

www.mientayvn.com

Khi đọc qua tài liệu này, nếu phát hiện sai sót hoặc nội dung kém chất lượng xin hãy thông báo để chúng tôi sửa chữa hoặc thay thế bằng một tài liệu cùng chủ đề của tác giả khác. Tài liệu này bao gồm nhiều tài liệu nhỏ có cùng chủ đề bên trong nó. Phần nội dung bạn cần có thể nằm ở giữa hoặc ở cuối tài liệu này, hãy sử dụng chức năng Search để tìm chúng.

Bạn có thể tham khảo nguồn tài liệu được dịch từ tiếng Anh tại đây:

http://mientayvn.com/Tai_lieu_da_dich.html

Thông tin liên hệ:

Yahoo mail: thanhlam1910_2006@yahoo.com

Gmail: frbwrthes@gmail.com

Theo yêu cầu của khách hàng, trong một năm qua, chúng tôi đã dịch qua 16 môn học, 34 cuốn sách, 43 bài báo, 5 sổ tay (chưa tính các tài liệu từ năm 2010 trở về trước) Xem ở đây

**DỊCH VỤ
DỊCH
TIẾNG
ANH
CHUYÊN
NGÀNH
NHANH
NHẤT VÀ
CHÍNH
XÁC
NHẤT**

Chỉ sau một lần liên lạc, việc dịch được tiến hành

Giá cả: có thể giảm đến 10 nghìn/1 trang

Chất lượng: Tạo dựng niềm tin cho khách hàng bằng công nghệ 1. Bạn thấy được toàn bộ bản dịch; 2. Bạn đánh giá chất lượng. 3. Bạn quyết định thanh toán.

CƠ SỞ ĐO LƯỜNG ĐIỆN TỬ

*Khoa Kỹ thuật điện tử 1
Học viện công nghệ bưu chính viễn thông*

1

Sách tham khảo

1. Cơ sở kỹ thuật đo lường điện tử, Vũ Quý Điềm, nhà xuất bản KHKT, 2001
2. Đo lường điện-vô tuyến điện, Vũ Như Giao và Bùi Văn Sáng, Học viện kỹ thuật quân sự, 1996
3. Electronic Test Instruments, Bob Witte, 2002
4. Radio Electronic Measurements, G.Mirsky, Mir Publishers, Moscow, 1978

2

Chương 1. Giới thiệu chung về đo lường điện tử

Định nghĩa: đo lường là khoa học về các phép đo, các phương pháp và các công cụ để đảm bảo các phương pháp đo đạt được độ chính xác mong muốn

2.1 Các phương pháp đo:

1. Phương pháp **đo trực tiếp**: dùng máy đo hay các mẫu đo (các chuẩn) để đánh giá số lượng của đại lượng cần đo. Kết quả đo chính là trị số của đại lượng cần đo.

$$X = a$$

- VD: đo điện áp bằng vôn-mét, đo tần số bằng tần số-mét, đo công suất bằng oát-mét,...

- Đặc điểm: đơn giản, nhanh chóng, loại bỏ được các sai số do tính toán

2. **Đo gián tiếp**: kết quả đo không phải là trị số của đại lượng cần đo, mà là các số liệu cơ sở để tính ra trị số của đại lượng này.

$$X = F(a_1, a_2, \dots, a_n)$$

- VD: đo công suất bằng vôn-mét và ampe-mét, đo hệ số sóng chạy bằng dây đo,...

- Đặc điểm: nhiều phép đo và thường không nhận biết ngay được kết quả đo

3

Chương 1. Giới thiệu chung về đo lường điện tử

3. Phương pháp **đo tương quan**: dùng để đo các quá trình phức tạp, khi không thể thiết lập một quan hệ hàm số nào giữa các đại lượng của một quá trình nghiên cứu

- Phép đo tương quan được thực hiện bằng cách xác định khoảng thời gian và kết quả của một số thuật toán có khả năng định được trị số của đại lượng thích hợp.

- VD: đo tín hiệu đầu vào và đầu ra của một hệ thống

- Đặc điểm: cần ít nhất hai phép đo mà các thông số từ kết quả đo của chúng không phụ thuộc lẫn nhau. Độ chính xác được xác định bằng độ dài khoảng thời gian của quá trình xét.

4. Các phương pháp đo khác:

- Phương pháp **đo thay thế**

- Phương pháp **hiệu số** (phương pháp **vi sai**, phương pháp **chỉ thị không**, phương pháp **bù**)

- Phương pháp **chỉ thị số**

4

Chương 1. Giới thiệu chung về đo lường điện tử

2.2 Phương tiện đo và các đặc tính cơ bản

1. Phương tiện đo là phương tiện kỹ thuật để thực hiện phép đo, chúng có những đặc tính đo lường đã được qui định.

- Phương tiện đo đơn giản: mẫu, thiết bị so sánh, chuyển đổi đo lường
- Phương tiện đo phức tạp: máy đo (dụng cụ đo), thiết bị đo tổng hợp và hệ thống thông tin đo lường.

+ Mẫu: phương tiện đo dùng để sao lại đại lượng vật lí có giá trị cho trước với độ chính xác cao. Chuẩn là mẫu có cấp chính xác cao nhất. Chuẩn là phương tiện đo đảm bảo việc sao và giữ đơn vị.

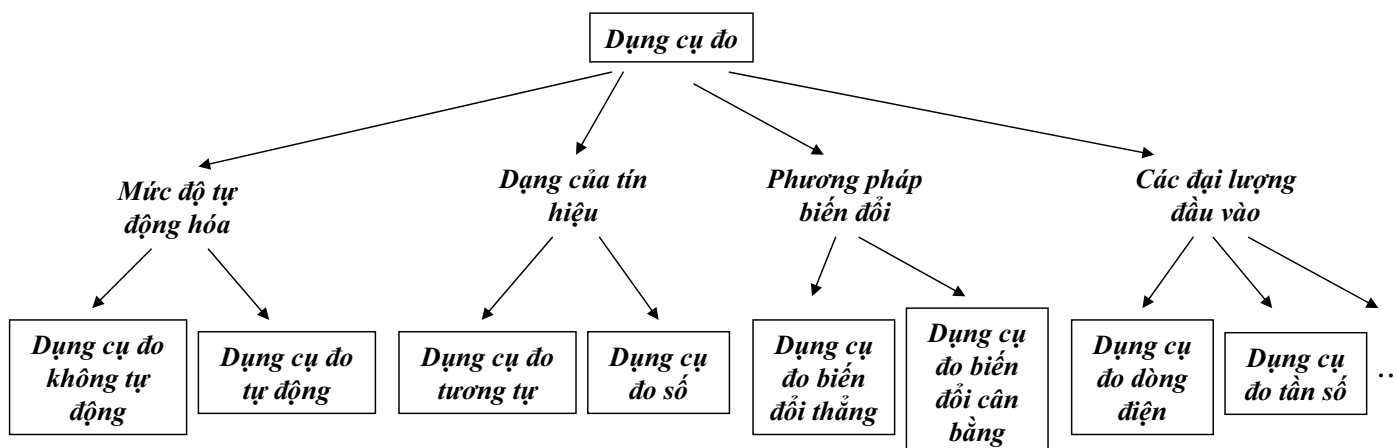
+ Thiết bị so sánh: phương tiện đo dùng để so sánh 2 đại lượng cùng loại để xem chúng “ = ”, “ > ”, “ < ”.

+ Chuyển đổi đo lường: phương tiện đo dùng để biến đổi tín hiệu thông tin đo lường về dạng thuận tiện cho việc truyền tiếp, biến đổi tiếp, xử lí tiếp và giữ lại nhưng người quan sát không thể nhận biết trực tiếp được (VD: bộ KĐ đo lường; biến dòng, biến áp đo lường; quang điện trở, nhiệt điện trở,...)

5

Chương 1. Giới thiệu chung về đo lường điện tử

+ Dụng cụ đo: phương tiện đo dùng để biến đổi tín hiệu thông tin đo lường về dạng mà người quan sát có thể nhận biết trực tiếp được (VD: vônmet, ampe met,...)



+ Thiết bị đo tổng hợp và hệ thống thông tin đo lường: là các phương tiện đo phức tạp dùng để kiểm tra, kiểm định và đo lường.

6

Chương 1. Giới thiệu chung về đo lường điện tử

2. Các đặc tính cơ bản của phương tiện đo

Các đặc tính tính được xác định thông qua quá trình chuẩn hoá thiết bị.

+ *Hàm biến đổi*: là tương quan hàm số giữa các đại lượng đầu ra Y và các đại lượng đầu vào X của phương tiện đo, $Y=f(X)$

+ *Độ nhạy*: là tỷ số giữa độ biến thiên của tín hiệu ở đầu ra Y của phương tiện đo với độ biến thiên của đại lượng đo đầu vào X tương ứng.

$$\text{Ký hiệu: } S = \frac{dY}{dX}$$

+ *Phạm vi đo*: là phạm vi thang đo bao gồm những giá trị mà sai số cho phép của phương tiện đo đối với các giá trị đo đã được qui định

+ *Phạm vi chỉ thị*: là phạm vi thang đo được giới hạn bởi giá trị đầu và giá trị cuối của thang đo.

+ *Cấp chính xác*: được xác định bởi giá trị lớn nhất của các sai số trong thiết bị đo. Thường được tính toán bằng đại số tương đối quy đổi.

+ *Độ phân giải*: Chính là độ chia của thang đo hay giá trị nhỏ nhất có thể phân biệt được trên thang đo (mà có thể phân biệt được sự biến đổi trên thang đo).

7

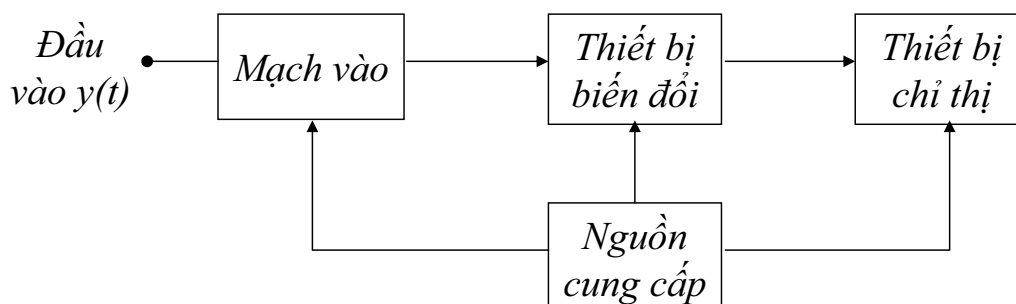
Chương 1. Giới thiệu chung về đo lường điện tử

3. Phân loại các máy đo:

a) Máy đo các thông số và đặc tính của tín hiệu:

VD: Vôn mét điện tử, tần số mét, MHS, máy phân tích phổ, ...

Sơ đồ khối chung:



- Tín hiệu cần đo đưa tới đầu vào máy

- *Mạch vào*: truyền dẫn tín hiệu từ đầu vào tới *Thiết bị biến đổi*. Mạch vào thường là bộ KĐ phụ tải catốt ($Z_{\text{vào}}$ cao), thực hiện phối hợp trở kháng.

8

Chương 1. Giới thiệu chung về đo lường điện tử

- *Thiết bị biến đổi*: thực hiện **so sánh** và phân tích.

Có thể tạo ra tín hiệu cần thiết để so sánh tín hiệu **cần đo** với tín hiệu mẫu.

Có thể **phân tích** tín hiệu đo về biên độ, tần số, hay chọn lọc theo thời gian.

Thường là các mạch KĐ, tách sóng, **biến đổi** dạng điện áp tín hiệu, chuyển đổi dạng năng lượng,...

- *Thiết bị chỉ thị*: biểu thị **kết quả** đo dưới dạng thích hợp với giác quan giao tiếp của sinh lí con người hay với **tín tức** đưa vào bộ phận điều chỉnh, tính toán,...

VD: đồng hồ đo chỉ thị **kim**, ống tia điện tử, hệ thống đèn chỉ thị **số**, thiết bị nhớ,...

Nguồn cung cấp: cung cấp **năng lượng** cho máy, và làm nguồn tạo tín hiệu chuẩn.

b) Máy đo đặc tính và thông số của mạch điện:

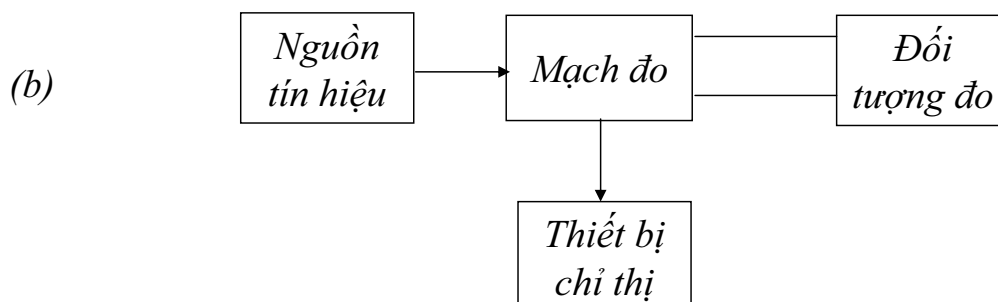
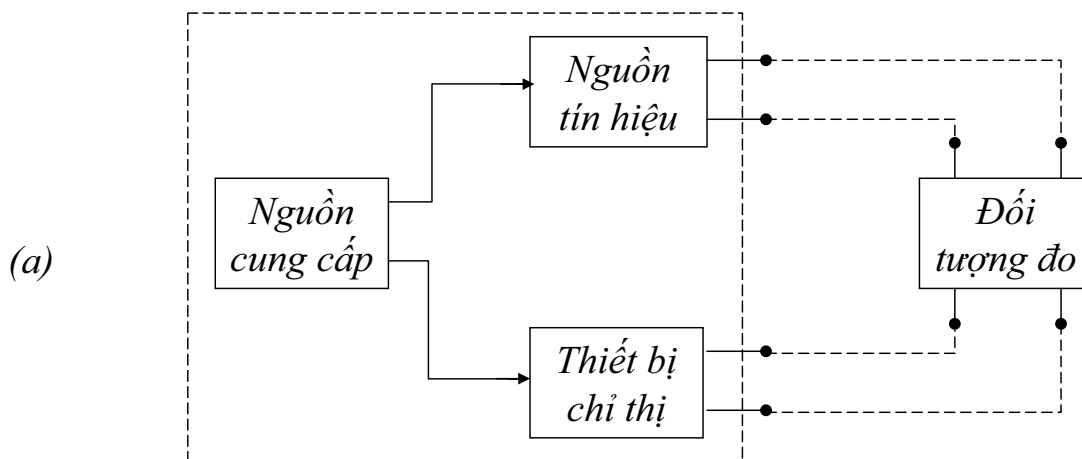
Mạch điện cần đo thông số: mạng **4** cực, mạng **2** cực, các phần tử của **mạch điện**.

Sơ đồ khối chung: cấu tạo gồm cả **nguồn** tín hiệu và thiết bị chỉ thị, (hvẽ)

VD: máy đo đặc tính tần số, máy đo đặc tính quá độ, máy đo hệ số **phản chất**, đo **RLC**, máy thử đèn điện tử, bán dẫn và IC,...

9

Chương 1. Giới thiệu chung về đo lường điện tử

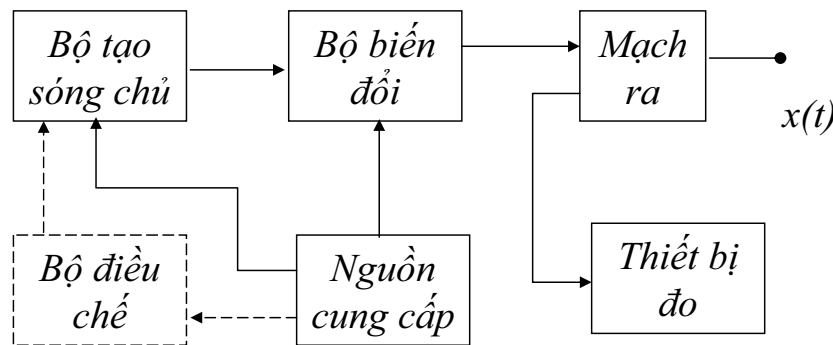


10

Chương 1. Giới thiệu chung về đo lường điện tử

c) máy tạo tín hiệu đo lường:

Sơ đồ khối chung:



Bộ tạo sóng chủ: xác định các đặc tính **chủ yếu** của tín hiệu như dạng và tần số dao động, thường là bộ tạo sóng hình **sin** hay **xung** các loại

Bộ biến đổi: nâng cao mức **năng lượng** của tín hiệu hay tăng thêm độ xác lập của dạng tín hiệu, thường là bộ KĐ điện áp, KĐ công suất, bộ điều chế, thiết bị **tạo dạng** xung,...

Các máy phát tín hiệu siêu cao tần thường không có **Bộ biến đổi** đặt giữa **Bộ tạo sóng chủ** và đầu **ra**, mà dùng **Bộ điều chế trực tiếp** để khống chế dao động chủ

11

Chương 1. Giới thiệu chung về đo lường điện tử

Mạch ra: để **điều chỉnh** các mức tín hiệu ra, biến đổi Z_{ra} của máy. Nó thường là mạch **phân áp**, biến áp phối hợp trở kháng, hay bộ **phụ tải** Catốt.

Thiết bị đo: kiểm tra **thông số** của tín hiệu đầu ra. Nó thường là **vôn** mét điện tử, thiết bị đo công suất, đo **hệ số** điều chế, đo tần số,...

Nguồn: cung cấp **nguồn** cho các bộ phận, thường làm nhiệm vụ **biến đổi** điện áp xoay chiều của mạng lưới điện thành điện áp **1** chiều có độ ổn định cao.

d) Các linh kiện đo lường:

gồm các linh kiện lẻ, phụ thêm với máy đo để tạo nên các **mạch đo** cần thiết.

Chúng là các điện trở, **điện cảm**, điện dung mẫu; hay các linh kiện để ghép giữa các bộ phận của mạch đo (VD: bộ suy giảm, bộ dịch pha, bộ phân mạch định hướng,...)

12

Chương 2. Đánh giá sai số đo lường

2.1 Khái niệm & nguyên nhân sai số:

* *Khái niệm sai số*: là độ **chênh lệch** giữa kết quả đo và giá trị **thực** của đại lượng đo. Nó phụ thuộc vào nhiều yếu tố như: thiết bị đo, **phương thức** đo, người đo...

* *Nguyên nhân gây sai số*:

- Nguyên nhân **khách quan**: do dụng cụ đo không **hoàn hảo**, đại lượng đo bị can nhiễu nên không hoàn toàn được ổn định,...
- Nguyên nhân **chủ quan**: do **thiếu** thành thạo trong thao tác, phương pháp tiến hành đo không hợp lí,...

2.2 Phân loại sai số

* *Theo cách biểu diễn sai số*:

- Sai số **tuyệt đối**: là hiệu giữa kết quả đo được với giá trị **thực** của đại lượng đo

$$\Delta X = X_{do} - X_{thuc}$$

- Sai số tương đối chân thực: là giá trị **tuyệt đối** của tỉ số giữa sai số tuyệt đối và giá trị thực của **đại lượng** đo

$$\delta_{ct} = \left| \frac{\Delta X}{X_{thuc}} \right| \cdot 100\%$$

13

Chương 2. Đánh giá sai số đo lường

- Sai số tương đối **danh định**: $\delta_{dd} = \left| \frac{\Delta X}{X_{do}} \right| \cdot 100\%$

- Sai số **tương đối** qui đổi: là giá trị tuyệt đối của **tỷ số** giữa sai số tuyệt đối và giá trị định mức của thang đo.

$$\delta_{qd} = \left| \frac{\Delta X}{X_{dm}} \right| \cdot 100\% \rightarrow \text{cấp chính xác của đại lượng đo}$$

$X_{dm} = X_{max} - X_{min}$: giá trị **định mức** của thang đo

Nếu giá trị thang đo: $0 \div X_{max} \rightarrow X_{dm} = X_{max}$

* *Theo sự phụ thuộc của sai số vào đại lượng đo*:

- Sai số điểm 0 (sai số **cộng**) là sai số không phụ thuộc vào giá trị đại lượng đo.
- Sai số độ nhảy (sai số **nhân**) là sai số phụ thuộc vào giá trị đại lượng đo

14

Chương 2. Đánh giá sai số đo lường

* Theo **vị trí** sinh ra sai số ta có sai số phương pháp và sai số phương tiện đo:

- Sai số phương pháp là **sai số** do phương pháp đo không hoàn hảo
- Sai số phương tiện đo là sai số do phương tiện đo không hoàn hảo. Gồm: sai số hệ thống, sai số **ngẫu nhiên**, sai số điểm 0, sai số độ nhạy, sai số cơ bản, sai số phụ, sai số động, sai số tĩnh.

Sai số cơ bản của phương tiện đo là sai số của phương tiện đo khi sử dụng trong **điều kiện** tiêu chuẩn

Sai số phụ của phương tiện đo là sai số sinh ra khi sử dụng **phương tiện** đo ở điều kiện không tiêu chuẩn

Sai số tĩnh là sai số của phương tiện đo khi **đại lượng** đo không biến đổi theo thời gian

Sai số động là sai số của phương tiện đo khi đại lượng đo **biến đổi** theo thời gian

15

Chương 2. Đánh giá sai số đo lường

* Theo **qui luật xuất hiện** sai số:

- Sai số hệ thống
- Sai số ngẫu nhiên

2.2.1 Sai số hệ thống

- Do các yếu tố thường xuyên hay các yếu tố có **qui luật** tác động.
- Kết quả đo có sai số của lần đo nào cũng đều **lớn** hơn hay **bé** hơn giá trị thực của đại lượng cần đo

VD:

- + Do dụng cụ, máy móc đo chế tạo không hoàn hảo
- + Do chọn **phương pháp** đo không hợp lí, hoặc **lỗi** trong quá trình xử lí kết quả đo,...
- + Do khí hậu (nhiệt độ, độ ẩm,...) khi đo không giống với điều kiện khí hậu **tiêu chuẩn** theo qui định

16

Chương 2. Đánh giá sai số đo lường

2.2.2 Sai số ngẫu nhiên

- Do các yếu tố **bất thường**, không có qui luật tác động.
- VD: + Do điện áp cung cấp của mạch đo **không** ổn định
- + Do biến thiên khí hậu của môi trường xung quanh trong quá trình đo

Trị số đo sai: là **kết quả** các lần đo có các giá trị **sai** khác quá đáng, thường do sự **thiếu** chu đáo của người đo hay do các tác động đột ngột của bên ngoài.

Xử lý **sai số** sau khi đo:

- Đối với sai số hệ thống: xử lý bằng cách **cộng** đại số giá trị của sai số hệ thống vào kết quả đo, hoặc **hiệu chỉnh** lại máy móc, thiết bị đo với máy mẫu
- Đối với sai số ngẫu nhiên: không xử lý được, chỉ có thể **định lượng** được giá trị sai số ngẫu nhiên bằng lý thuyết xác suất & thống kê.

17

Chương 2. Đánh giá sai số đo lường

2.3 Ứng dụng phương pháp phân bố chuẩn để định giá sai số

- Yêu cầu:**
- tất cả các lần đo đều phải thực hiện với độ **chính xác** như nhau
 - phải đo **hiều** lần

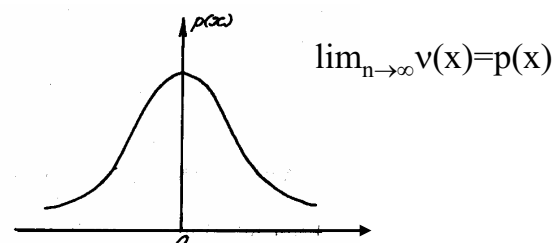
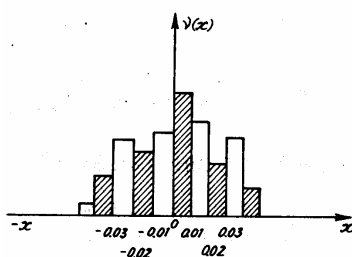
2.3.1 Hàm mật độ phân bố sai số

- Tiến hành đo n lần một đại lượng nào đó, ta thu được các kết quả đo có các sai số tương ứng là x_1, x_2, \dots, x_n
- Sắp xếp các sai số theo giá trị **độ lớn** của nó thành từng nhóm riêng biệt, vd: n_1 sai số có trị số từ $0 \div 0,01$; n_2 sai số có trị số từ $0,01 \div 0,02$; ...

- $v_1 = \frac{n_1}{n}$, $v_2 = \frac{n_2}{n}, \dots$ là tần suất (hay tần số xuất hiện) các lần đo có các

sai số ngẫu nhiên nằm trong **khoảng** có giá trị giới hạn đó

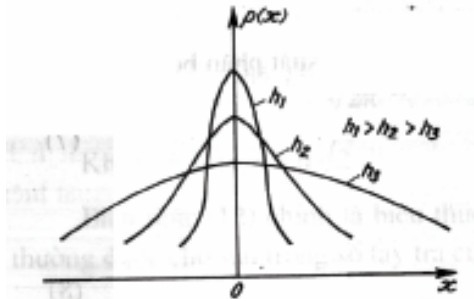
- Lập biểu đồ phân bố tần suất:



Chương 2. Đánh giá sai số đo lường

$p(x)$ là hàm số **phân bố** tiêu chuẩn các sai số (hàm số chính tắc). Thực tế thì phần lớn các trường hợp sai số trong đo lường điện tử đều **thích hợp** với qui luật này

$$p(x) = \frac{h}{\sqrt{\pi}} e^{-h^2 x^2} \quad (\text{hàm Gauss}) \quad (1)$$



h : *thông số đo chính xác*

h lớn \rightarrow đường cong hẹp và nhọn (xác suất các sai số có trị số bé thì lớn hơn)

\rightarrow thiết bị đo có độ chính xác cao

Qui tắc phân bố sai số:

a. Xác suất xuất hiện của các **sai số** có trị số bé thì nhiều hơn xác suất xuất hiện của các sai số có trị số lớn.

b. Xác suất xuất hiện sai số không **phụ thuộc** dấu, nghĩa là các sai số có trị số bằng nhau về giá trị tuyệt đối nhưng **khác** dấu nhau thì có xác suất xuất hiện như nhau.

19

Chương 2. Đánh giá sai số đo lường

2.3.2 Sử dụng các đặc số phân bố để đánh giá kết quả đo và sai số đo

1. Sai số trung bình bình phương:

+ Đo n lần một đại lượng X , các kết quả nhận được là n trị số sai số có giá trị nằm trong **khoảng** giới hạn $x_1 \div x_n$

+ h khác nhau \rightarrow **xác suất** của chúng khác nhau

+ $h = \text{const}$ với một loại trị số đo \rightarrow xác suất sai số xuất hiện tại x_1 và lân cận của x_1 là:

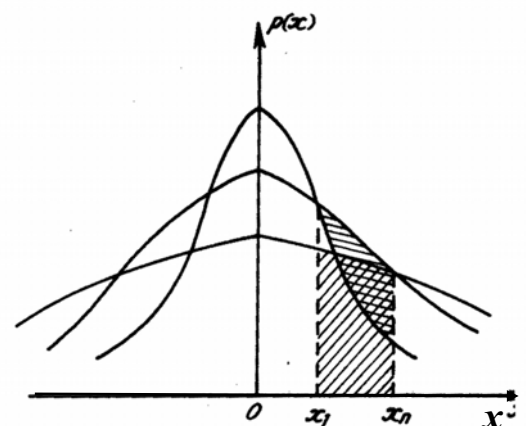
$$dp_1 = \frac{h}{\sqrt{\pi}} e^{-h^2 x_1^2} dx_1$$

tương tự ta có:

$$dp_2 = \frac{h}{\sqrt{\pi}} e^{-h^2 x_2^2} dx_2$$

.....

$$dp_n = \frac{h}{\sqrt{\pi}} e^{-h^2 x_n^2} dx_n$$



20

Chương 2. Đánh giá sai số đo lường

Xác suất của n lần đo coi như **xác suất** của một sự kiện phức hợp, do đó:

$$P_{ph} = dp_1 \cdot dp_2 \dots dp_n$$

$$= \left(\frac{h}{\sqrt{\pi}} \right)^n e^{-h^2(x_1^2 + x_2^2 + \dots + x_n^2)} dx_1 dx_2 \dots dx_n \quad (2)$$

Tìm cực trị của h:

$$\frac{dP_{ph}}{dh} = n \frac{h^{n-1}}{(\sqrt{\pi})^n} e^{-h^2 \sum x_i^2} + \frac{h^n}{(\sqrt{\pi})^n} [-2h \sum x_i^2] e^{-h^2 \sum x_i^2} = 0$$

$$\Rightarrow n - 2h^2 \sum x_i^2 = 0 \quad \Rightarrow \frac{1}{\sqrt{2h}} = \sqrt{\frac{\sum x_i^2}{n}} \quad (3)$$

Sai số TBBP (σ):

$$\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}} \quad (4)$$

21

Chương 2. Đánh giá sai số đo lường

Hàm phân bố tiêu chuẩn: $p(x) = \frac{1}{\sqrt{2\pi}\sigma} e^{-\frac{x^2}{2\sigma^2}} \quad (5)$

Xác suất xuất hiện các sai số có trị số $< \sigma$:

$$P(|x| < \sigma) = \frac{2}{\sqrt{2\pi}} \int_0^{\sigma} e^{-\frac{t^2}{2}} dt \quad (6)$$

$$t_i = h\sqrt{2}x_i = h\sqrt{2}\sigma = 1$$

$$P(|x| < \sigma) = \frac{2}{\sqrt{2\pi}} \int_0^{h\sqrt{2}\sigma} e^{-\frac{t^2}{2}} dt = \frac{2}{\sqrt{2\pi}} \int_0^1 e^{-\frac{t^2}{2}} dt$$

$$P(|x| < \sigma) = 0,638 \approx 2/3 \quad (7)$$

* Lấy σ để định giá sai số của KQ đo \Rightarrow độ **tin cậy** chưa đảm bảo.
 \Rightarrow lấy $M=3\sigma$ (sai số cực đại).

$$P(|x| < M) = \frac{2}{\sqrt{2\pi}} \int_0^3 e^{-\frac{t^2}{2}} dt = 0,997 \quad (8)$$

22

Chương 2. Đánh giá sai số đo lường

2. Trị số trung bình cộng:

- Đo X , thu được n các kết quả đo: a_1, a_2, \dots, a_n
- Các **sai số** của các lần đo riêng biệt: $x_1 = a_1 - X, x_2 = a_2 - X, \dots, x_n = a_n - X$
- Các x_i chưa biết $\Rightarrow X$ cần đo chưa biết
- Thực tế chỉ **xác định** được trị số gần đúng nhất với X (trị số có xác suất lớn nhất):

$$\bar{a} = \frac{a_1 + a_2 + \dots + a_n}{n} = \frac{\sum_{i=1}^n a_i}{n} \quad (9)$$

3. Sai số dư:

- Sai số mỗi lần đo: $x_i = a_i - x$ chưa biết vì x chưa biết.
- Sai số **dư** là sai số tuyệt đối của giá trị các lần đo a_i với \bar{a} : $\varepsilon_i = a_i - \bar{a}$

$$\sum_{i=1}^n \varepsilon_i = \sum_{i=1}^n a_i - n \cdot \bar{a} = \sum_{i=1}^n a_i - \sum_{i=1}^n a_i = 0 \quad (10)$$

- Thực tế: $\bar{a} \approx X$

23

Chương 2. Đánh giá sai số đo lường

$$\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}} = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}} \quad (11)$$

- Sai số TBBP của \bar{a} : $\sigma_{\bar{a}} = \frac{\sigma}{\sqrt{n}}$ (12)

4. Sai số TB:

$$d = \frac{\sum_{i=1}^n |\varepsilon_i|}{\sqrt{n(n-1)}} \quad (13)$$

5. Độ tin cậy và **khoảng** tin cậy:

Xác suất của các sai số có trị số **không** vượt quá 1 giá trị μ cho trước nào đó, bằng:

$$\Phi(t_i) = P(|\bar{a} - X| < \mu) = \frac{2}{\sqrt{2\pi}} \int_0^{\mu/\sigma_{\bar{a}}} e^{-\frac{t^2}{2}} dt, \quad t_i = \frac{\mu}{\sigma_{\bar{a}}}$$

24

Chương 2. Đánh giá sai số đo lường

Nếu biết P, dựa vào bảng hàm số $\Phi(t)$ trong sổ tay tra cứu về toán $\Rightarrow t = \frac{\mu}{\sigma_{\bar{a}}}$
hay $\mu = t\sigma_{\bar{a}}$

$$\Rightarrow |\bar{a} - X| < t\sigma_{\bar{a}} \quad (16)$$
$$\bar{a} - t\sigma_{\bar{a}} < X < \bar{a} + t\sigma_{\bar{a}}$$

Đó là **khoảng tin cậy**, khoảng này có **xác suất** chứa đựng trị số thực của đại lượng cần đo X là $P = \Phi(t)$. P là **độ tin cậy** của phép đánh giá.

Kết quả đo:

$$X = \bar{a} \pm t\sigma_{\bar{a}} \quad (n > 10) \quad (17)$$

Để đảm bảo độ tin cậy P = 0,997 thì lấy t=3 ta có:

$$X = \bar{a} \pm 3\sigma_{\bar{a}} \quad (18)$$

Quan hệ giữa độ tin cậy P, t, với n > 10 (bảng 1)

25

Chương 2. Đánh giá sai số đo lường

6. Sai số cực đại và sai số thô:

$$\text{Sai số cực đại } M = \pm 3\sigma \quad (n > 10)$$

$$M = \pm t_s \sigma \quad (2 \leq n \leq 10)$$

Sai số thô: sai số $|\varepsilon_i|$ của lần quan sát nào **lớn hơn** sai số cực đại thì đó là sai số thô.

7. Phân bố student:

$$\text{Khoảng tin cậy: } \bar{a} - t_s \sigma_{\bar{a}} < X < \bar{a} + t_s \sigma_{\bar{a}} \quad 2 \leq n \leq 10$$

Giá trị của t_s được cho trong bảng 2

2.4 Cách xác định kết quả đo:

Thực hiện đo n lần thu được các kết quả đo: a_1, a_2, \dots, a_n

1. Tính trị số **trung bình** cộng:

$$\bar{a} = \frac{\sum_{i=1}^n a_i}{n}$$

26

Chương 2. Đánh giá sai số đo lường

2. Tính sai số dư: $\varepsilon_i = a_i - \bar{a}$

Kiểm tra:

$$\sum_{i=1}^n \varepsilon_i = 0 \quad \text{hay không?}$$

3. Tính sai số TBBP:

$$\sigma = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}}$$

4. Kiểm tra xem có sai số **thô**?

nếu có sai số thô thì loại bỏ kết quả đo tương ứng và thực hiện lại bước 1-4

5. Tính sai số TBBP của trị số TB cộng:

$$\sigma_{\bar{a}} = \frac{\sigma}{\sqrt{n}}$$

27

Chương 2. Đánh giá sai số đo lường

6. Xác định kết quả đo: $X = \bar{a} \pm t\sigma_{\bar{a}}$ với $n > 10$

nếu $2 \leq n \leq 10$: $X = \bar{a} \pm t_s \sigma_{\bar{a}}$

* Cách viết hàng chữ số của KQ đo:

- Lấy $t\sigma_{\bar{a}}$ chỉ cần lấy với 2 số sau dấu phẩy.
- Lấy \bar{a} phải chú ý lấy chữ số sao cho bậc của số cuối của nó \geq bậc của hai con số của $t\sigma_{\bar{a}}$.

VD: kết quả đo là $X = 275,24 \pm 1,08$ thì phải viết lại là: $X = 275,2 \pm 1,1$

28

Bảng 1 Giá trị t theo giá trị xác suất cho trước

$\Phi(t)$	t	$\Phi(t)$	t
0,50	0,675	0,992	2,652
0,60	0,842	0,993	2,697
0,70	1,036	0,994	2,748
0,75	1,150	0,995	2,807
0,80	1,282	0,996	2,878
0,85	1,440	0,997	2,968
0,90	1,645	0,998	3,090
0,95	1,960	0,999	3,291
0,96	2,054	0,9995	3,481
0,97	2,170	0,9999	3,891
0,98	2,326	0,99999	4,417
0,99	2,576	0,999999	4,892
0,991	2,612	0,9999999	5,327

Bảng 2 Giá trị ts ứng với xác suất tin cậy P_{TC} và số lần đo n khác nhau

P_{TC} \ n	0,5	0,6	0,7	0,8	0,9	0,95	0,98	0,99	0,999
2	1,000	1,376	1,963	3,08	6,31	12,71	31,8	63,7	636,6
3	0,816	1,061	1,336	1,886	2,92	4,30	8,96	6,92	31,6
4	0,765	0,978	1,250	1,638	2,35	3,18	4,54	5,84	12,9
5	0,741	0,941	1,190	1,533	2,13	2,77	3,75	4,60	8,61
6	0,737	0,920	1,156	1,476	2,02	2,57	3,36	4,03	6,86
7	0,718	0,906	1,134	1,440	1,943	2,45	3,14	4,71	5,96
8	0,711	0,896	1,119	1,415	1,895	2,36	3,00	3,5	5,40
9	0,706	0,889	1,108	1,397	1,860	2,31	2,90	3,36	5,04
10	0,703	0,883	1,10	1,383	1,833	2,26	2,82	3,25	4,78

Chương 2. Đánh giá sai số đo lường

2.5 Sai số của phép đo gián tiếp:

Giả sử X là đại lượng cần đo bằng **phép đo** gián tiếp; Y, V, Z là các **đại lượng** đo được bằng phép đo trực tiếp

$$X = F(Y, V, Z)$$

$\Delta Y, \Delta V, \Delta Z$ là các **sai số** hệ thống tương ứng khi đo Y, V, Z ; ΔX là sai số hệ thống khi **xác định** X

$$X + \Delta X = F(Y + \Delta Y, V + \Delta V, Z + \Delta Z)$$

Các sai số có giá trị **nhỏ** nên:

$$X + \Delta X = F(Y, V, Z) + \frac{\partial F}{\partial Y} \Delta Y + \frac{\partial F}{\partial V} \Delta V + \frac{\partial F}{\partial Z} \Delta Z$$

$$\Rightarrow \Delta X = \frac{\partial F}{\partial Y} \Delta Y + \frac{\partial F}{\partial V} \Delta V + \frac{\partial F}{\partial Z} \Delta Z$$

Chương 2. Đánh giá sai số đo lường

$$\text{TH1: } X = aY + bV + cZ$$

$$\Delta X = a \Delta Y + b \Delta V + c \Delta Z$$

$$\text{TH2: } X = KY^\alpha V^\beta Z^\gamma$$

$$\Delta X = K\alpha Y^{\alpha-1} V^\beta Z^\gamma \Delta Y + K\beta Y^\alpha V^{\beta-1} Z^\gamma \Delta V + K\gamma Y^\alpha V^\beta Z^{\gamma-1} \Delta Z$$

Thực tế dùng **sai số** tương đối:

$$\delta_x = \frac{\Delta X}{X} = \alpha \frac{\Delta Y}{Y} + \beta \frac{\Delta V}{V} + \gamma \frac{\Delta Z}{Z}$$

$$\delta_x = \alpha \delta_y + \beta \delta_v + \gamma \delta_z$$

Xác định sai số TBBP của phép đo **gián tiếp** thông qua sai số TBBP của các phép đo trực tiếp thành phần

$$\sigma_x = \sqrt{\left(\frac{\partial F}{\partial Y} \sigma_y\right)^2 + \left(\frac{\partial F}{\partial V} \sigma_v\right)^2 + \left(\frac{\partial F}{\partial Z} \sigma_z\right)^2}$$

31

Chương 3. Các bộ chỉ thị trong máy đo

3.1 Nguyên tắc hoạt động chung của cơ cấu đo

Bao gồm 2 thành phần cơ bản : Tĩnh và động.

- Hoạt động theo **nguyên tắc** biến đổi liên tục điện năng thành **cơ năng** làm quay phần động của nó. Trong quá trình **quay** lực cơ sinh công cơ học một phần thắng lực ma sát, một phần làm biến đổi **thế năng** phần động.

- Quá trình biến đổi năng lượng trong CCD được thể hiện theo **chiều** biến đổi: dòng điện I_x (hoặc U_x) \rightarrow năng lượng điện từ W_{dt} ,

W_{dt} sẽ tương tác với phần **động** và phần tĩnh tạo ra F (lực) \rightarrow tạo mômen quay (M_q) \rightarrow góc quay α ; α tỷ lệ với $f(I_x)$ hoặc $\alpha = f(U_x)$

Giả sử cơ cấu đo có n phần **tĩnh** điện (mang điện tích) và n cuộn dây.

Thông thường **điện áp** được đưa vào cuộn dây. Năng lượng **điện từ** sinh ra được xác định như sau:

$$W_{dt} = \frac{1}{2} \sum_{j=1}^{i=n-1} C_{ij} U_{ij}^2 + \frac{1}{2} \sum_{i=1}^n L_i I_i^2 + \frac{1}{2} \sum_{j=1}^{i=n-1} M_{ij} I_i I_j$$

32

Chương 3. Các bộ chỉ thị trong máy đo

i : cuộn dây

j : phần tử mang điện tích

C_{ij}, U_{ij} : điện dung và điện áp giữa 2 phần tử tích điện i và j .

I_i, I_j : dòng điện trong các cuộn dây i và j .

L_i : điện cảm của cuộn dây i

M_{ij} : hồ cảm giữa hai cuộn dây i và j

Năng lượng điện từ sinh ra phụ thuộc vào điện áp, điện dung, dòng điện, cuộn cảm và hồ cảm.

Tương tác giữa phần **tĩnh** và phần động tạo ra 1 momen **quay** bằng sự biến thiên của năng lượng từ trên sự biến thiên góc quay.

$$M_q = \frac{dW_{dt}}{d\alpha}$$

dW_{dt} : sự biến thiên của năng lượng từ

$d\alpha$: sự biến thiên của góc quay α

33

Chương 3. Các bộ chỉ thị trong máy đo

Để tạo ra sự phụ thuộc giữa góc **quay** và giá trị đo; trong khi đo người ta sử dụng thêm **lò xo** phản kháng để tạo ra momen phản kháng **chống** lại sự chuyển động của phần động.

$$M_{pk} = -D\alpha$$

D : là hệ số phản kháng của lò xo

Kim chỉ thị sẽ dừng lại ở vị trí cân bằng khi

$$M_{pk} = M_q \Leftrightarrow D\alpha = \frac{dW_{dt}}{d\alpha} \Rightarrow \alpha = \frac{1}{D} \frac{dW_{dt}}{d\alpha}$$

W_{dt} : phụ thuộc vào điện áp, dòng điện đặt vào cuộn dây.

34

Chương 3. Các bộ chỉ thị trong máy đo

3.2 Cơ cấu chỉ thị kim:

Một số dụng cụ đo độ lệch:

- Dụng cụ đo từ điện kiểu nam châm vĩnh cửu (TĐNCVC).
- Dụng cụ đo điện động.
- Dụng cụ đo kiểu **điện từ**.

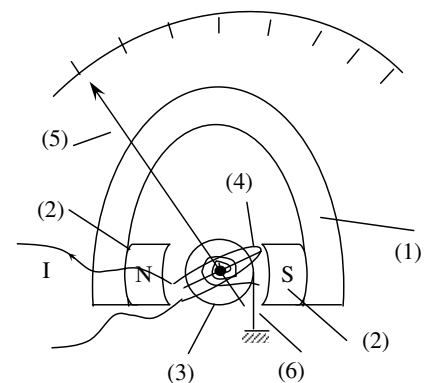
3.2.1 Bộ chỉ thị kiểu từ điện: hoạt động theo nguyên tắc biến đổi **điện năng** thành cơ năng nhờ sự **tương tác** giữa từ trường của một nam châm vĩnh cửu và từ trường của **dòng điện** qua 1 khung dây động

35

Chương 3. Các bộ chỉ thị trong máy đo

1. Cấu tạo:

- **Phần tĩnh:** gồm 1 nam châm vĩnh cửu (1), hai má cực từ (2), 1 **lõi sắt** từ (3). Giữa (2) và (3) tạo thành 1 khe hẹp hình vành khuyên cho phép 1 khung dây quay xung quanh và có từ trường **đều** hướng tâm (B)
- **Phần động:** gồm 1 khung dây nhẹ (4) có thể **quay** xung quanh trục của 1 lõi sắt từ, 1 kim chỉ thị (5) được gắn vào **trục** của khung dây, 1 lò xo phản kháng (6) với 1 đầu được gắn vào trục của khung dây, đầu còn lại được gắn với **vỏ** máy.



Để định vị kim đúng điểm `0` khi chưa đo thì một đầu của lò xo **phản kháng** ở trước được liên hệ với một vít chỉnh `0` ở chính giữa mặt trước của **cơ cấu** đo.

36

Chương 3. Các bộ chỉ thị trong máy đo

2. Hoạt động:

- Dòng điện trong **cuộn dây** của cơ cấu TĐNCVC phải chạy theo một chiều nhất định để cho **kim** dịch chuyển (theo chiều dương) từ vị trí `0` qua suốt thang đo.
- Đảo chiều dòng điện → cuộn dây quay theo chiều **ngược** lại và kim bị lệch về phía trái điểm `0`. Do đó các đầu nối của dụng cụ TĐNCVC được đánh dấu `+` và `-` để cho biết **chính xác** cực cần nối. Cơ cấu TĐNCVC được coi là có phân cực.
- Phương trình mô men quay và thang đo:

Khi có dòng điện I chạy qua khung dây sẽ tạo ra 1 từ trường **tương tác** với từ trường B của NCVC → tạo ra 1 mômen quay:

$$M_q = \frac{dW_e}{d\alpha} = I \frac{d\phi}{d\alpha}$$

$d\phi = B.N.S.d\alpha$: độ biến thiên của từ thông qua khung dây

B : từ trường NCVC

37

Chương 3. Các bộ chỉ thị trong máy đo

N : số vòng dây

S : diện tích khung dây

$d\alpha$: độ biến thiên góc quay của khung dây

$$M_q = I.B.N.S$$

Mô men quay M_q làm quay khung dây, khi đó **mômen** phản kháng do lò xo phản kháng **tác động** vào khung dây tăng

$$M_{pk} = D.\alpha \quad (3.5)$$

D - hệ số phản kháng của lò xo

α - góc quay của kim

Khi mômen quay M_q **cân bằng** với mômen phản kháng M_p của lò xo thì kim sẽ dừng lại trên mặt độ số ứng với một **góc** α nào đó.

$$M_q = -M_{pk} \quad (3.6)$$

$$\leftrightarrow I.B.N.S = D.\alpha$$

$$\leftrightarrow \alpha = \frac{B.N.S}{D} I = S_0.I$$

$$S_0 = \frac{B.N.S}{D} \quad \text{là } \mathbf{\text{độ nhảy}}$$
 của cơ cấu đo

38

Chương 3. Các bộ chỉ thị trong máy đo

3. Đặc điểm của cơ cấu đo từ điện:

+ ưu điểm:

- Thang đo **tuyến tính** → có thể khắc độ thang đo của dòng điện I theo góc quay của **kim** chỉ thị
- Độ nhạy cơ cấu đo lớn
- Dòng toàn thang (I_{tt}) rất nhỏ (cỡ μA)
- Độ **chính xác** cao, có thể tạo ra các thang đo có cấp chính xác tới 0,5%
- Ít chịu ảnh hưởng của **điện từ trường** bên ngoài.

+ Nhược điểm:

- Cấu tạo **phức tạp**, dễ bị hư hỏng khi có va đập mạnh
 - Chịu quá tải **kém** do dây quấn khung có đường kính nhỏ
 - Chỉ làm việc với dòng 1 chiều, muốn làm việc với dòng xoay chiều phải có thêm **điốt** nắn điện
- * Ứng dụng: dùng rất nhiều làm cơ cấu chỉ thị cho các dụng cụ đo điện như Vônmet, Ampemét, ..., các phép đo cầu cân bằng

39

Chương 3. Các bộ chỉ thị trong máy đo

3.2.2 Cơ cấu điện từ: hoạt động theo nguyên lý: năng lượng **điện từ** được biến đổi liên tục thành cơ năng nhờ sự tương tác giữa **từ trường** của cuộn dây tĩnh khi có dòng điện đi qua với phần động của cơ cấu là các lá sắt từ

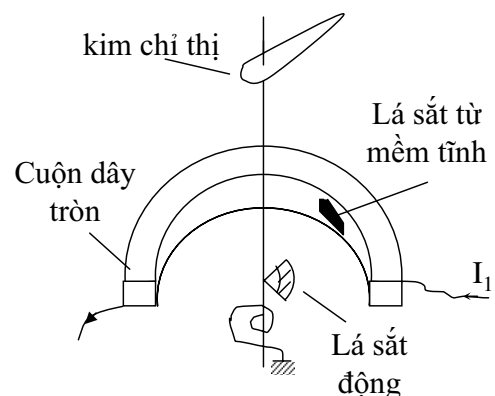
1. Cấu tạo: có 2 loại

- Loại cuộn dây hình tròn.
- Loại cuộn dây hình dẹt

+ Loại cuộn dây hình tròn:

- Phần tĩnh: là 1 cuộn dây hình trụ tròn, phía trong thành ống có gắn **lá sắt từ** mềm uốn quanh

- Phần động: gồm 1 lá sắt từ cũng được uốn cong và gắn vào **trục quay** nằm đối diện. Trên trục quay gắn kim chỉ thị và **lò xo** phản kháng



40

Chương 3. Các bộ chỉ thị trong máy đo

+ Loại cuộn dây dẹt:

- Phần tĩnh: gồm 1 cuộn dây dẹt, ở giữa có 1 khe hẹp.
- Phần động: gồm 1 đĩa sắt từ được gắn lệch tâm, chỉ một phần nằm trong khe hẹp và có thể quay quanh trục. Trên trục của đĩa sắt từ có gắn kim chỉ thị và lò xo phản kháng

2. Nguyên lý hoạt động chung:

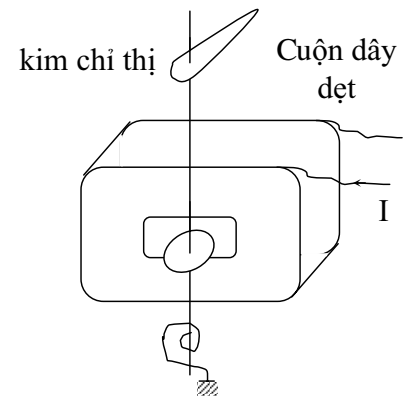
Khi có dòng I điện chạy qua cuộn dây tĩnh sẽ tạo ra một năng lượng từ trường

$$W_{tt} = \frac{1}{2} LI^2$$

với L là điện cảm cuộn dây, có giá trị tùy thuộc vào vị trí tương đối của lá sắt từ động và tĩnh

Sự biến thiên năng lượng từ trường theo góc quay tạo ra mômen quay \rightarrow trục quay \rightarrow kim chỉ thị quay

$$M_q = \frac{dW_{tt}}{d\alpha}$$



41

Chương 3. Các bộ chỉ thị trong máy đo

Khi kim chỉ thị quay \rightarrow mômen phản kháng tăng: $M_{pk} = D \cdot \alpha$

Tại vị trí cân bằng: $M_{pk} = -M_q$

$$\rightarrow D\alpha = \frac{dW_{tt}}{d\alpha} = \frac{1}{2} I^2 \frac{dL}{d\alpha}$$

$$\rightarrow \alpha = \frac{1}{D} \frac{dW_{tt}}{d\alpha} = \frac{1}{2D} \frac{dL}{d\alpha} I^2$$

$$\rightarrow \alpha = S_0 I^2 \quad , \quad S_0 = \frac{1}{2D} \frac{dL}{d\alpha}$$

Góc quay của kim chỉ thị tỷ lệ với bình phương của I qua cuộn dây

3. Đặc điểm của CCD điện từ:

+ Ưu điểm:

- ✓ CCD từ điện có thể làm việc với dòng xoay chiều.
- ✓ Có cấu tạo vững chắc, khả năng chịu tải tốt.

42

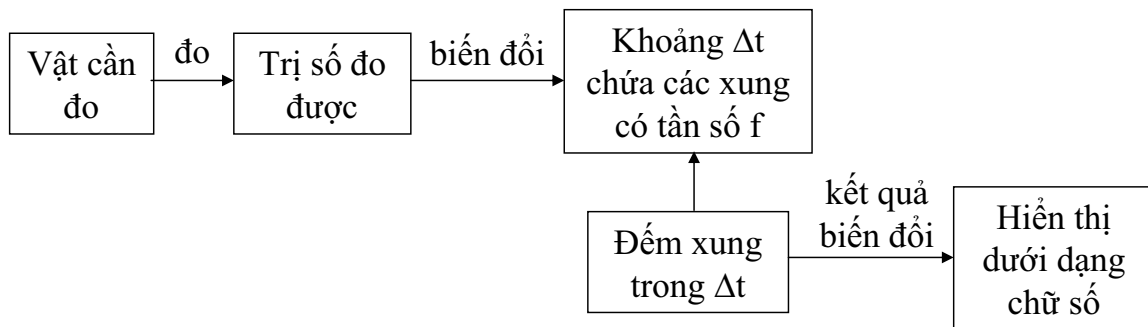
Chương 3. Các bộ chỉ thị trong máy đo

+ Nhược điểm:

- ✓ Độ nhạy **kém** do từ trường phân tĩnh yếu
- ✓ Thang đo **phi** tuyến
- ✓ Độ chính xác **thấp** do dễ ảnh hưởng của từ trường bên ngoài do tổn hao sắt từ lớn

Tuy nhiên vẫn được dùng nhiều trong các đồng hồ đo điện áp lớn

3.3 Cơ cấu chỉ thị số:



43

Chương 3. Các bộ chỉ thị trong máy đo

1. Nguyên lý hoạt động chung: các cơ cấu đo hiển thị số thường dùng phương pháp biến đổi **trị số** của đại lượng đo ra khoảng **thời gian** có độ lâu Δt phụ thuộc trị số đo chứa đầy các **xung** liên tiếp với tần số nhất định.

Thiết bị chỉ thị **đếm** số xung trong khoảng thời gian Δt và thể hiện kết quả phép đếm dưới dạng **chữ số** hiển thị.

2. Các đặc điểm:

(a) Các ưu điểm:

- ✓ Độ **chính xác** đo lường cao.
- ✓ Chỉ thị kết quả đo dưới dạng chữ số nên dễ đọc.
- ✓ Có khả năng **tự** chọn thang đo và phân cực
- ✓ Trở kháng **vào** lớn.
- ✓ Có thể lưu lại các kết quả đo để đưa vào **máy tính**.
- ✓ Dùng thuận tiện cho đo từ xa.

(b) Các nhược điểm:

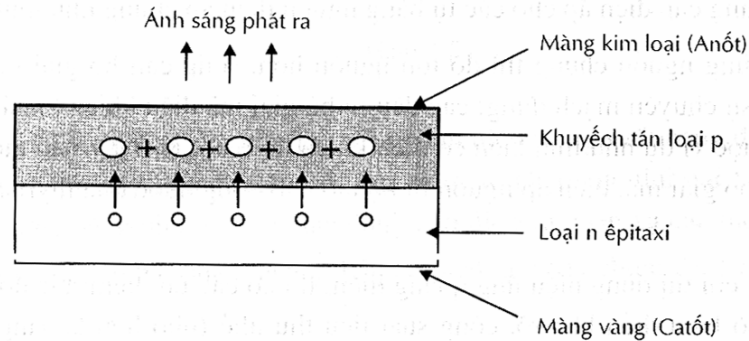
- ✓ Sơ đồ phức tạp
- ✓ Giá thành cao
- ✓ Độ bền vững nhỏ

44

Chương 3. Các bộ chỉ thị trong máy đo

3.3.1 Bộ chỉ thị số dùng điốt phát quang (LED_ Light Emitting Diode)

-Do sự **tái hợp** của các phân tử mang điện (điện tử và lỗ trống) của lớp tiếp xúc p-n khi định thiên **thuận** (các e^- vượt từ phía n và tái hợp với các **lỗ trống** tại phía p), các phân tử mang điện sẽ **phát** ra năng lượng dưới dạng nhiệt và ánh sáng.



-Nếu vật liệu bán dẫn **trong suốt** thì ánh sáng được phát ra và lớp tiếp xúc p-n là **nguồn sáng**. Nó là nguồn **điốt** phát quang (LED).

-Khi định thiên thuận, phân tử ở trạng thái **đóng** và phát sáng.

-Khi định thiên **ngược**, phân tử ở trạng thái **ngắt**.

45

Chương 3. Các bộ chỉ thị trong máy đo

- Sự tái hợp của các **phần tử** mang điện xảy ra trong vật liệu loại p, nên miền p là bề mặt của phần tử **điốt**. Để có sự phát sáng tối đa, màng anốt kim loại được cho **kết tủa** quanh mép của vật liệu loại p. Đầu nối của catốt của phần tử loại này là màng kim loại ở **đáy** của miền loại n.

* LED 7 đoạn:

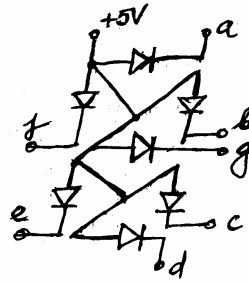
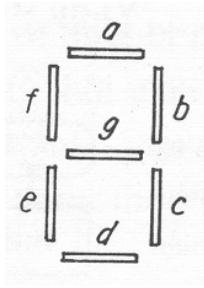
- Các dụng cụ đo hiển thị **số** thường dùng bộ chỉ thị 7 đoạn sáng ghép lại với nhau theo hình số **8**. Các đoạn sáng là các **điốt** phát quang. Khi cho dòng điện chạy qua những **đoạn** thích hợp có thể hiện hình bất kỳ số nào từ 0-9.
- Có 2 loại: LED 7 đoạn sáng **Anốt** chung
LED 7 đoạn sáng Catốt chung

LED 7 đoạn sáng Catốt chung: catốt của tất cả các điốt đều được **nối** chung với điểm có điện thế bằng 0 (hay cực âm của nguồn). Tác động vào đầu vào (anốt) của điốt mức logic 1 \rightarrow điốt sáng.

LED 7 đoạn sáng Anốt chung: các **anốt** được nối chung với cực dương của nguồn (mức logic 1). Tác động vào đầu vào (Catốt) của điốt mức logic 0 \rightarrow điốt sáng.

46

Chương 3. Các bộ chỉ thị trong máy đo



Độ **sụt áp** khi phân cực thuận điốt là 1,2V và **dòng thuận** khi có độ chói hợp lí là 20mA.

Nhược điểm: cần **dòng** tương đối lớn.

Ưu điểm: nguồn **điện áp** một chiều thấp, khả năng chuyển mạch nhanh, bền, kích thước bé.

3.3.2 Bộ chỉ thị số dùng tinh thể lỏng (LCD):

-Tinh thể lỏng là tên **trạng thái** của một vài hợp chất hữu cơ đặc biệt. Các chất này **nóng chảy** ở 2 trạng thái: lúc đầu ở trạng thái nóng chảy **liên tục**, sau đó nếu nhiệt độ tiếp tục **tăng** thì chuyển sang chất lỏng **đẳng hướng** bình thường.

-Pha **trung gian** giữa hai trạng thái này là trạng thái **tinh thể** lỏng (vừa có tính chất lỏng vừa có tính chất tinh thể).

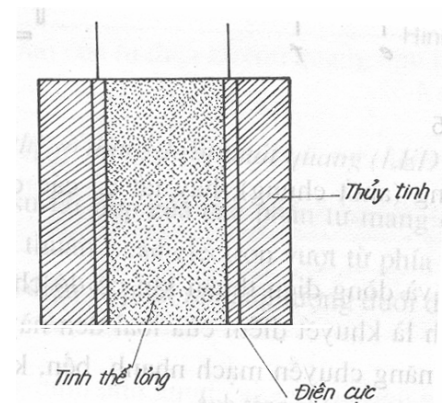
47

Chương 3. Các bộ chỉ thị trong máy đo

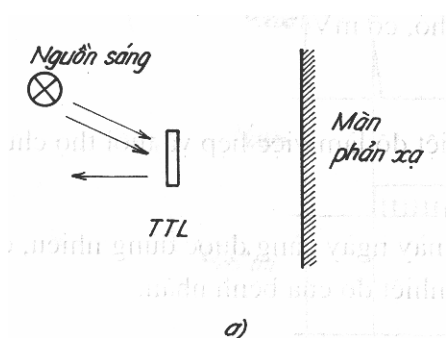
-Bộ **chỉ thị** dùng tinh thể lỏng (LCD) thường được bố trí cũng theo dạng số **7 đoạn** như bộ chỉ thị LED.

-Trên 2 tấm thủy tinh được **phủ** một lớp kim loại dẫn điện làm nên 2 **điện cực** trong suốt, giữa 2 lớp kim loại là lớp **chất lỏng** tinh thể.

-Khi chỉ thị chữ số, ngoài **điện áp** đặt vào 2 điện cực của phần tử còn cần **nguồn sáng** đặt phía trước hay phía sau của bộ **chỉ thị** và **phông**.



Cấu tạo mỗi thanh



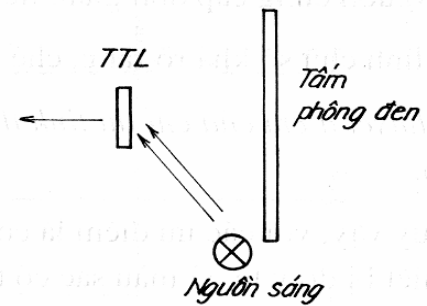
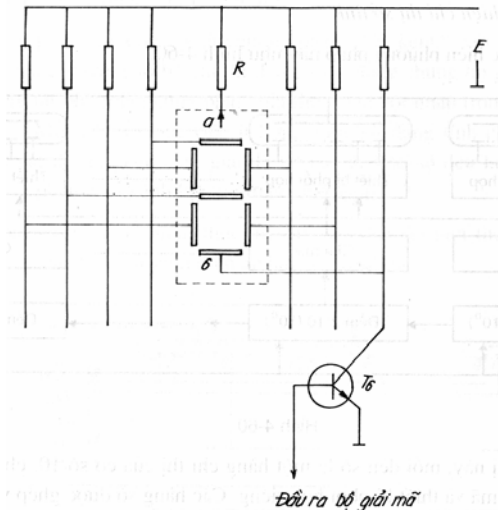
(a) nguồn sáng đặt trước: khi có tín hiệu thì **tinh thể lỏng** có **ánh sáng** phản xạ từ gương.

48

Chương 3. Các bộ chỉ thị trong máy đo

-(b) nguồn sáng đặt sau: khi có tín hiệu thì tinh thể lỏng có ánh sáng đi qua tạo nên hình số trên màn hình. Màn hình là tấm phospho đen.

-Nguồn điện cung cấp là nguồn 1 chiều hoặc là nguồn điện áp xung. VD:



b)

- + Đầu chung của các phần tử chỉ thị LCD nối với +E qua R.
- + Các điện cực riêng nối với các đầu ra điều khiển.
- + Khi transistor T6 tắt, $U_{6a} = 0 \rightarrow$ phần tử 6 không chỉ thị.
- + Khi T6 thông, $U_{6a} = +E \rightarrow$ đủ kích thích để phần tử 6 trở nên trong suốt, cho ánh sáng đi qua.

49

Chương 3. Các bộ chỉ thị trong máy đo

Ưu điểm của chỉ thị tinh thể lỏng:

- ✓ Nguồn cung cấp đơn giản, tiêu thụ công suất nhỏ, cỡ mW
- ✓ Kích thước bé, phù hợp với các thiết bị đo dùng mạch tổ hợp, kỹ thuật vi điện tử.
- ✓ Hình chữ số khá rõ ràng, chế tạo đơn giản.

Nhược điểm:

- ✓ dải nhiệt độ làm việc hẹp ($10^{\circ}\text{C}-55^{\circ}\text{C}$)
- ✓ tuổi thọ chưa thật cao

Tuy vậy các ưu điểm là cơ bản nên loại này ngày càng được dùng nhiều, đặc biệt là trong thiết bị đo y tế vì màu sắc có thể thay đổi theo nhiệt độ bệnh nhân.

50

Chương 4. Máy hiện sóng (Ôxilô)

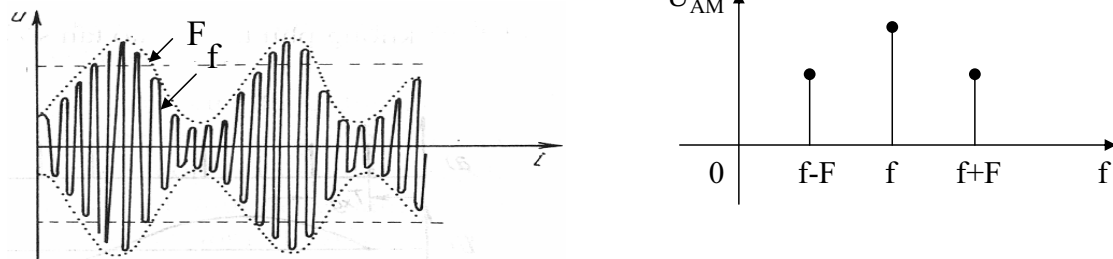
4.1 Nguyên lý quan sát tín hiệu trên MHS:

1. Phương pháp vẽ dao động đồ của tín hiệu

- Một tín hiệu thường được biểu diễn dưới 2 dạng:

+ Hàm theo thời gian: $u = f(t)$

+ Hàm số theo tần số: $u = \varphi(f)$



- Để quan sát dạng sóng, đo các đặc tính và các tham số của tín hiệu → dùng một máy đo đa năng là MHS (Ôxilô).
- MHS là một loại máy vẽ di động theo 2 chiều X và Y để hiển thị dạng tín hiệu đưa vào cần quan sát theo tín hiệu khác hay theo thời gian. `Kim bút vẽ` của máy là một chấm sáng, di chuyển trên màn hình của ống tia điện tử theo qui luật của điện áp đưa vào cần quan sát.

51

Chương 4. Máy hiện sóng (Ôxilô)

* Các loại ôxilô:

-Ôxilô tần thấp, ôxilô tần cao, ôxilô siêu cao tần

-Ôxilô xung (τ/T bé)

-Ôxilô 2 tia; ôxilô nhiều kênh

-Ôxilô có nhớ (loại tương tự và loại số)

-Ôxilô số; ôxilô có cài đặt VXL

2. Công dụng, tính năng của Ôxilô:

Ôxilô là một máy đo vạn năng, nó có các tính năng:

-Quan sát toàn cảnh tín hiệu

-Đo các thông số cường độ của tín hiệu:

+ đo điện áp, đo dòng điện, đo công suất

+ đo tần số, chu kì, khoảng thời gian của tín hiệu

+ đo độ di pha của tín hiệu

+ vẽ tự động và đo được đặc tính phổ của tín hiệu

+ vẽ đặc tuyến Vôn-Ampe của linh kiện

+vẽ tự động, đo đặc tuyến biên độ-tần số của mạng 4 cực

52

Chương 4. Máy hiện sóng (Ôxilô)

3. Các chỉ tiêu kỹ thuật chủ yếu của Ôxilô:

- Phạm vi tần số công tác: được xác định bằng phạm vi tần số quét.
- Độ nhạy (hệ số lái tia theo chiều dọc): mV/cm
Là mức điện áp cần thiết đưa đến đầu vào kênh lệch dọc bằng bao nhiêu mV để tia điện tử dịch chuyển được độ dài 1 cm theo chiều dọc của màn sáng.
Độ nhạy cũng có thể được tính bằng mm/V.
- Đường kính màn sáng: Ôxilô càng lớn, chất lượng càng cao thì đường kính màn sáng càng lớn (thông thường khoảng 70mm-150 mm).
- Ngoài ra còn có hệ số lái tia theo chiều ngang, trở kháng vào,...

4. Chế độ quét tuyến tính liên tục

a) Nguyên lí quét đường thẳng trong MHS

- Đưa điện áp của tín hiệu cần nghiên cứu lên cặp phiến lệch Y, và điện áp quét răng cưa lên cặp phiến lệch X.

53

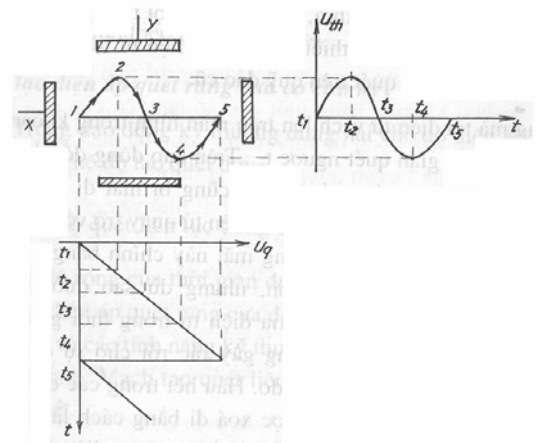
Chương 4. Máy hiện sóng (Ôxilô)

- Do tác dụng đồng thời của cả hai điện trường lên 2 cặp phiến mà tia điện tử dịch chuyển cả theo phương trục X và Y.
- Quỹ đạo của tia điện tử dịch chuyển trên màn sẽ vạch nên hình dáng của điện áp nghiên cứu biến thiên theo thời gian.

Chú ý: điện áp quét là hàm liên tục theo thời gian → quét liên tục
điện áp quét là hàm gián đoạn theo thời gian → quét dợt

b) Nguyên lý quét tuyến tính liên tục

- Điện áp quét tuyến tính liên tục có tác dụng lái tia điện tử dịch chuyển lặp đi lặp lại 1 cách liên tục theo phương ngang tỷ lệ bậc nhất với thời gian.
- Để quét tuyến tính liên tục cần phải dùng điện áp biến đổi tuyến tính liên tục (tăng tuyến tính hay giảm tuyến tính)

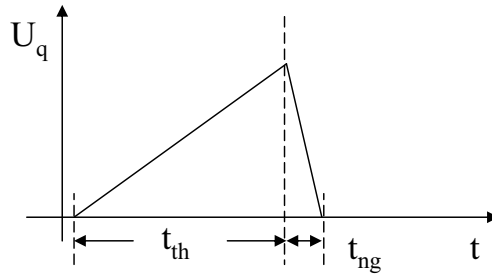


Quét t^2 liên tục với $T_q = T_{th}$

54

Chương 4. Máy hiện sóng (Ôxilô)

Chu kỳ quét: $T_q = t_{th} + t_{ng}$



Thông thường: $t_{ng} \leq 15\% t_{th}$ tức là t_{ng} rất nhỏ hơn t_{th} nên có thể coi $T_q \approx t_{th}$, lí tưởng: $t_{ng} = 0$ ($T_q = t_{th}$)

-Nếu tần số quét đủ cao, màn huỳnh quang có độ dư huy đủ mức cần thiết thì khi mới chỉ có U_q đặt vào cặp phiến X đã có một đường sáng theo phương ngang. Khi có cả U_{th} đặt vào cặp phiến Y và nếu $T_q = nT_{th}$ ($n \in N$) thì trên màn xuất hiện dao động đều của một hay vài chu kỳ của điện áp nghiên cứu (U_{th}).

-Nếu $T_q \neq nT_{th}$ thì dao động đều không đứng yên mà luôn di động rối loạn \rightarrow khó quan sát. Hiện tượng này gọi là không đồng bộ (không đồng pha giữa U_q và U_{th}).

55

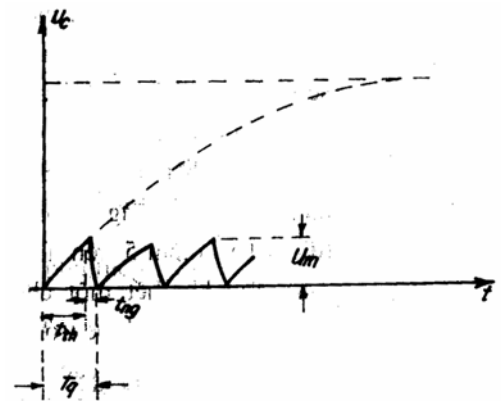
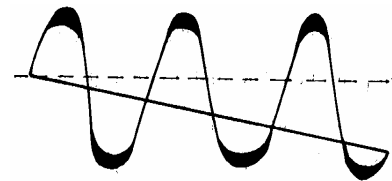
Chương 4. Máy hiện sóng (Ôxilô)

-Thực tế, $t_{ng} \neq 0$. Vì $t_{ng} \ll t_{th}$ nên đường sáng mà tia điện tử vạch lên trên màn trong khoảng t_{th} sáng hơn so với đường sáng trong khoảng t_{ng} . Trên dao động đều của điện áp n /cứu cũng bị mất đi một phần chu kỳ ($= t_{ng}$) để tia điện tử quay trở về vị trí ban đầu.

-Xóa đường vạch sáng của tia điện tử trong khoảng t_{ng} : ứng với lúc có t_{ng} thì tạo nên một xung điện áp âm có độ rộng đúng bằng t_{ng} đưa tới cực điều chế của ống tia điện tử.

-Khi điện áp quét răng cưa không thẳng \rightarrow méo dao động đều do tốc độ quét không đều.

Giải pháp: cải tiến mạch điện để điện áp quét răng cưa có dạng gần như lí tưởng



56

Chương 4. Máy hiện sóng (Ôxilô)

-Hệ số không đường thẳng (γ):

$$\gamma = \frac{\left(\frac{dU}{dt}\right)_{\max} - \left(\frac{dU}{dt}\right)_{\min}}{\left(\frac{dU}{dt}\right)_{tb}} (\%) = 2 \frac{\left(\frac{dU}{dt}\right)_{\max} - \left(\frac{dU}{dt}\right)_{\min}}{\left(\frac{dU}{dt}\right)_{\max} + \left(\frac{dU}{dt}\right)_{\min}} (\%)$$

Để có ảnh quan sát với chất lượng cao cần:

- $t_{ng} \ll t_{th}$ hay $T_q \approx t_{th}$
- Điều kiện đồng bộ phải thoả mãn: $T_q = nT_{th}$
- Phải có mạch tắt tia quét ngược.

5. Nguyên lí quét đợi

- Với xung có độ xấp lớn (τ/T bé), có chu kì hoặc không có chu kì \rightarrow quét đợi.
- Quét đợi: điện áp quét chỉ xuất hiện khi có xung nghiên cứu đưa đến kênh Y của MHS.

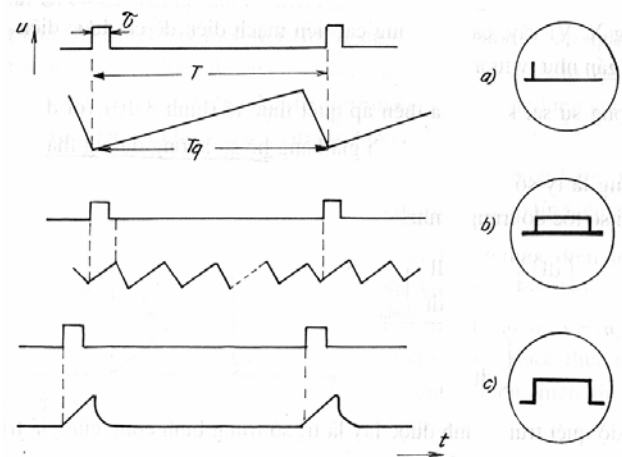
57

Chương 4. Máy hiện sóng (Ôxilô)

(a) $T_q = T_{th}$; tín hiệu chỉ xuất hiện trong một t/g rất bé ($\tau \ll T_{th}$) \rightarrow dao động đồ có hình dáng xung rất bé \rightarrow không tiến hành quan sát đo lường được.

(b) $T_q = T_{th}/6$ (quét liên tục):

- Hình dáng xung đã được khuếch đại ra.
- Đường trên mờ, đường dưới đậm \rightarrow khó quan sát
- Khó thực hiện đồng bộ \rightarrow dao động đồ không ổn định



NX: không quan sát được dạng xung một cách đầy đủ (sườn xung, đỉnh xung,...).

(c) Quét đợi: chỉ có điện áp quét khi có tín hiệu nghiên cứu.

- Hình dáng xung đã được khuếch đại ra.
- Đường trên đậm \rightarrow dễ quan sát
- Để quan sát toàn bộ xung nghiên cứu \rightarrow điều chỉnh để $\tau_q > \tau$ một chút

58

Chương 4. Máy hiện sóng (Ôxilô)

6. Nguyên lý đồng bộ:

-Khi quan sát dạng tín hiệu trên MHS, đôi khi ảnh bị trôi, nháy,... là do mất đồng bộ.

$$* \left(n - \frac{1}{4} \right) T_{th} < T_{q1} < n T_{th} \quad , \quad (n \in N)$$

$$\text{Minh họa } \frac{3}{4} T_{th} < T_{q1} < T_{th} :$$

ảnh I, II, III là các dao động đồ tương ứng tại các chu kì quét tương ứng. Nó phân bố lần lượt từ trái qua phải, do tính chất lưu ảnh của màn hình các ảnh sẽ mờ dần theo thứ tự tương ứng \rightarrow cảm giác dao động đồ chuyển động từ trái qua phải.

$$* n T_{th} < T_{q2} < \left(n + \frac{1}{4} \right) T_{th}$$

$$\frac{T_{th}}{T_{q2}} \neq \frac{a}{b} \rightarrow \text{tương tự, dao động đồ có cảm giác chuyển động từ phải qua trái}$$

59

Chương 4. Máy hiện sóng (Ôxilô)

$$* \frac{T_{th}}{T_{q3}} = \frac{a}{b} \quad (\text{minh họa } \frac{T_{th}}{T_{q3}} = \frac{4}{3}):$$

Dao động đồ đứng yên nhưng không phản ánh đúng dạng tín hiệu cần quan sát mà chỉ gồm những đoạn tín hiệu khác nhau cần quan sát mà thôi.

$$* T_q = n T_{th} \quad (\text{minh họa } T_q = T_{th}), \quad n \in N$$

Dao động đồ ổn định và phản ánh đúng dạng tín hiệu cần quan sát.

\rightarrow Điều kiện đồng bộ: $T_q = n T_{th}$

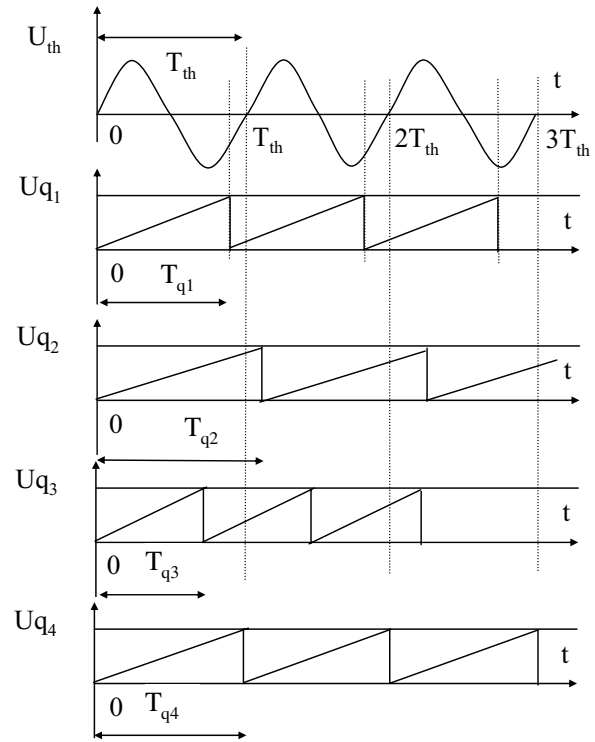
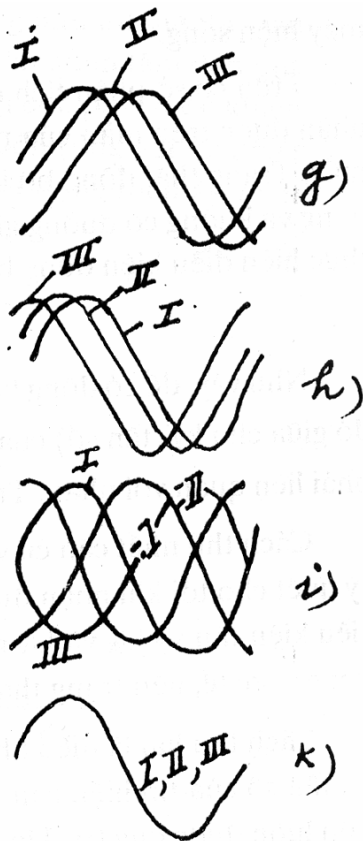
Quá trình thiết lập và duy trì điều kiện này là quá trình đồng bộ của MHS

-Các chế độ đồng bộ:

- + Đồng bộ trong: tín hiệu đồng bộ lấy từ kênh Y của MHS
- + Đồng bộ ngoài (EXT)
- + Đồng bộ lưới (LINE)

60

Chương 4. Máy hiện sóng (Ôxilô)



Chương 4. Máy hiện sóng (Ôxilô)

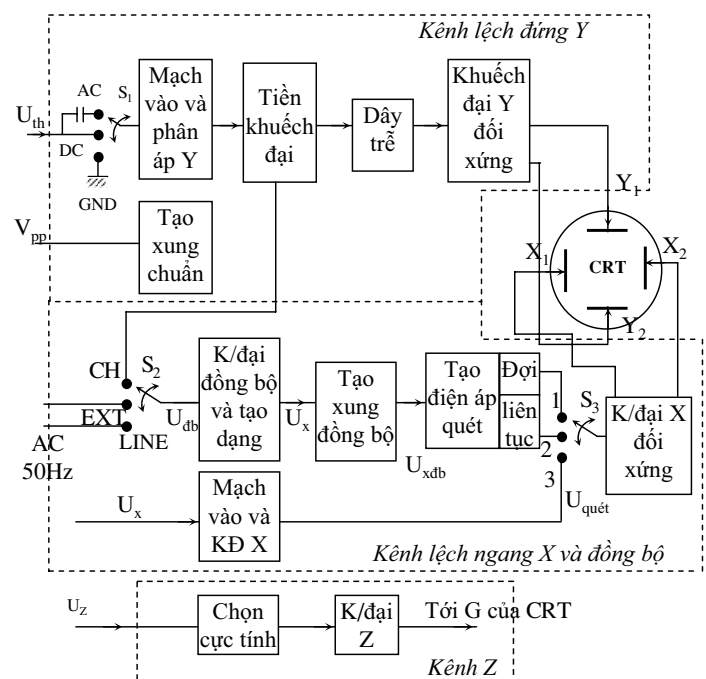
4.2 Sơ đồ cấu tạo một MHS điển hình

1. Cấu tạo MHS:

- Ống tia điện tử
- Kênh lệch đứng Y
- Kênh lệch ngang X và đồng bộ
- Kênh Z (khống chế độ sáng)

* Ống tia điện tử:

- + là bộ phận trung tâm của MHS, sử dụng loại ống 1 tia khống chế bằng điện trường
- + Có nhiệm vụ hiển thị dạng sóng trên màn hình và là đối tượng điều khiển chính (U_y, U_x, U_G).



Hình: Sơ đồ khối MHS 1 kênh dùng ống tia điện tử

Chương 4. Máy hiện sóng (Ôxilô)

* Kênh lệch đứng Y: có nhiệm vụ nhận tín hiệu vào cần quan sát, biến đổi và tạo ra điện áp phù hợp cung cấp cho cặp lái đứng Y_1, Y_2 . Gồm các khối chức năng:

+ Chuyển mạch kết nối đầu vào S_1 : cho phép chọn chế độ hiển thị tín hiệu.

S_1 tại AC: chỉ hiển thị thành phần xoay chiều của U_{th} .

S_1 tại DC: hiển thị cả thành phần một chiều và xoay chiều của U_{th} .

S_1 tại GND: chỉ quan sát tín hiệu nối đất (0V).

+ Mạch vào phân áp Y: có nhiệm vụ phối hợp trở kháng và phân áp tín hiệu vào để tăng khả năng đo điện áp cao. Thường dùng các khâu phân áp R-C mắc liên tiếp nhau, hệ số phân áp không phụ thuộc vào tần số. Chuyển mạch phân áp được đưa ra ngoài mặt máy và kí hiệu là Volts/Div.

+ Tiền khuếch đại: có nhiệm vụ khuếch đại tín hiệu, làm tăng độ nhạy chung của kênh Y. Thường dùng các mạch KĐ có trở kháng vào lớn và có hệ số KĐ lớn.

+ Dây trễ: có nhiệm vụ giữ chậm tín hiệu trước khi đưa tới KĐ Y đối xứng, thường dùng trong các chế độ quét đợi để tránh mất một phần sườn trước của tín hiệu khi quan sát. Thường dùng các khâu L-C mắc liên tiếp.

63

Chương 4. Máy hiện sóng (Ôxilô)

+ KĐ Y đối xứng: có nhiệm vụ KĐ tín hiệu, làm tăng độ nhạy chung của kênh Y, đồng thời tạo ra điện áp đối xứng để cung cấp cho cặp lái đứng $Y_1 Y_2$.

+ Tạo điện áp chuẩn: tạo ra điện áp chuẩn có dạng biên độ, tần số biết trước, dùng để kiểm chuẩn lại các hệ số lệch tia của MHS

* Kênh lệch ngang X và đồng bộ: có nhiệm vụ tạo ra điện áp quét phù hợp về dạng và đồng bộ về pha so với $U_{Y1, Y2}$ để cung cấp cho cặp lái ngang $X_1 X_2$

+ Chuyển mạch đồng bộ S_2 : cho phép chọn các tín hiệu đồng bộ khác nhau.

S_2 tại CH: tự đồng bộ ($U_{db} = U_{th}$)

S_2 tại EXT: đồng bộ ngoài ($U_{db} = U_{EXT}$), tín hiệu đồng bộ được đưa qua đầu vào EXT.

S_2 tại LINE: đồng bộ với lưới điện AC 50Hz ($U_{db} = U_{AC50Hz}$) lấy từ nguồn nuôi.

+ KĐ đồng bộ và tạo dạng: k/đại tín hiệu U_{db} phù hợp và tạo ra dạng xung nhọn đơn cực tính có chu kì: $T_x = T_{db}$

64

Chương 4. Máy hiện sóng (Ôxilô)

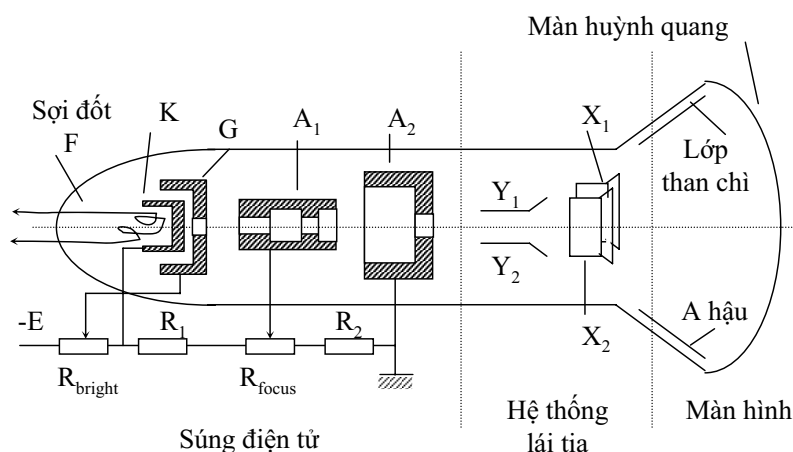
- + Tạo xung đồng bộ: chia tần U_x và tạo ra xung đồng bộ có chu kì: $T_{xđb} = nT_x = nT_{đb}$. Xung này sẽ điều khiển bộ tạo điện áp quét để tạo ra U_q răng cưa tuyến tính theo chế độ quét đợi hoặc quét liên tục và có chu kì $T_q = T_{xđb}$.
 - + KĐ X đối xứng: KĐ điện áp quét và tạo ra điện áp đối xứng để đưa tới cặp lái ngang X_1X_2 .
 - + Mạch vào và KĐ X: nhận tín hiệu U_x và k/đại, phân áp phù hợp.
 - + Chuyển mạch S3: chuyển mạch lựa chọn chế độ quét (quét liên tục, quét đợi)
 - + Bộ tạo điện áp quét: tạo điện áp quét liên tục (hoặc quét đợi) đưa đến cặp phiến X
- * Kênh điều khiển chế độ sáng Z: có nhiệm vụ nhận tín hiệu điều chế độ sáng U_Z vào, thực hiện chọn cực tính và k/đại phù hợp rồi đưa tới lưới điều chế G của CRT.

65

Chương 4. Máy hiện sóng (Ôxilô)

2. Cấu tạo của ống tia điện tử:

Ống tia điện tử CTR (Cathode Ray Tube) là 1 ống thủy tinh hình trụ có độ chân không cao, đầu ống có chứa các điện cực, phía cuối loe ra hình nón cụt, mặt đáy được phủ 1 lớp huỳnh quang tạo thành màn hình. Cấu tạo gồm 3 phần:



Hình : Sơ đồ cấu tạo của ống tia điện tử

66

Chương 4. Máy hiện sóng (Ôxilô)

a) Màn hình: - Lớp huỳnh quang thường là hợp chất của Phôtpho. Khi có điện tử bắn tới màn hình, tại vị trí va đập, điện tử sẽ truyền động năng cho các điện tử lớp ngoài cùng của nguyên tử Phôtpho, các điện tử này sẽ nhảy từ mức năng lượng thấp lên mức năng lượng cao và tồn tại trong 1 thời gian rất ngắn rồi tự nhảy về mức năng lượng thấp ban đầu và phát ra photon ánh sáng.

- Màu sắc ánh sáng phát ra, thời gian tồn tại của điểm sáng (độ dư huy của màn hình) sẽ phụ thuộc vào hợp chất của Phôtpho (từ vài μs đến vài s).

b) Súng điện tử: gồm sợi đốt F, catôt K, lưới điều chế G (M), các anôt A_1, A_2 .

Nhiệm vụ: tạo gia tốc và hội tụ chùm tia điện tử

- Các điện cực có dạng hình trụ, làm bằng Niken, riêng Katôt có phủ một lớp Ôxit kim loại ở đáy để tăng khả năng bức xạ điện tử.

- Các điện cực phía sau thường có vành rộng hơn điện cực phía trước và có nhiều vách ngăn \rightarrow các chùm điện tử không đi quá xa trục ống \rightarrow việc hội tụ sẽ dễ dàng hơn. Với cấu tạo đặc biệt của các điện cực như vậy sẽ tạo ra 1 từ trường không đều đặc biệt có thể hội tụ và gia tốc chùm tia.

67

Chương 4. Máy hiện sóng (Ôxilô)

Nguồn cấp:

$$U_K = -2\text{kV}$$
$$U_{KG} = 0-50\text{V}$$
$$U_{A2} = 0\text{V}$$
$$U_{A1} = 300\text{V}$$

+ Lưới điều chế G được cung cấp điện áp âm hơn so với K và được ghép sát K để dễ dàng cho việc điều chỉnh cường độ của chùm điện tử bắn tới màn hình.

+ Chiết áp trên G (điều chỉnh điện áp) thường được đưa ra ngoài mặt máy và ký hiệu là Bright hoặc Intensity dùng để điều chỉnh độ sáng tối của dao động đồ trên màn hình.

+ Anôt A_2 (Anôt gia tốc) thường được nối đất để tránh méo dao động để khi điện áp cung cấp cho các điện cực không phải là điện áp đối xứng.

+ Anôt A_1 (Anôt hội tụ) cũng có chiết áp điều chỉnh đưa ra ngoài mặt máy, ký hiệu là Focus, dùng để điều chỉnh độ hội tụ của chùm tia điện tử trên màn hình.

68

Chương 4. Máy hiện sóng (Ôxilô)

c) Hệ thống lái tia: có nhiệm vụ làm lệch chùm tia điện tử bắn tới màn hình theo chiều đứng hoặc chiều ngang của màn hình.

Cấu tạo gồm 2 cặp phiến làm lệch được đặt trước, sau và bao quanh trục của ống.

+ Cặp lái đứng Y_1Y_2 .

+ Cặp lái ngang X_1X_2 .

69

Chương 4. Máy hiện sóng (Ôxilô)

* Xét quỹ đạo của chùm tia điện tử khi đi qua điện trường của 2 anốt A_1, A_2 :

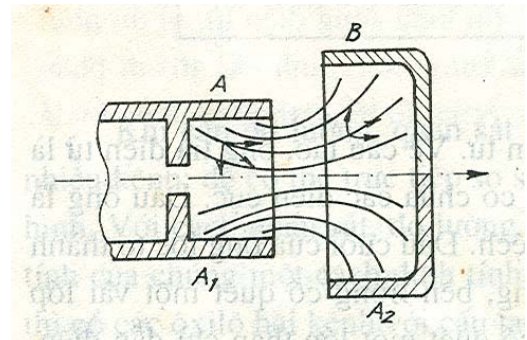
+ $U_{A_2} > U_{A_1} \rightarrow$ đường sức điện trường có chiều đi từ A_2 đến A_1

+ e^- chuyển động theo chiều từ A_1 tới A_2 nên nó đồng thời chịu tác động của 2 thành phần lực, 1 thành phần theo phương vuông góc với chùm tia và 1 thành phần dọc theo chùm tia.

+ Tại điểm A: chùm e^- có khuynh hướng chuyển động dọc theo phương trục ống, đồng thời hội tụ với nhau theo phương bán kính của chùm tia

+ Tại B: thành phần lực theo phương bán kính đổi chiều ngược lại \rightarrow chùm e^- có khuynh hướng phân kì khỏi tâm theo phương bán kính.

Tuy nhiên do cấu tạo của các điện cực, sự phân bố của đường sức ở B ít bị cong hơn ở phần vị trí điểm A \rightarrow phân lượng vận tốc theo phương bán kính ở B $<$ ở điểm A \rightarrow khuynh hướng hội tụ của chùm $e^- >$ khuynh hướng phân kì.



70

Chương 4. Máy hiện sóng (Ôxilô)

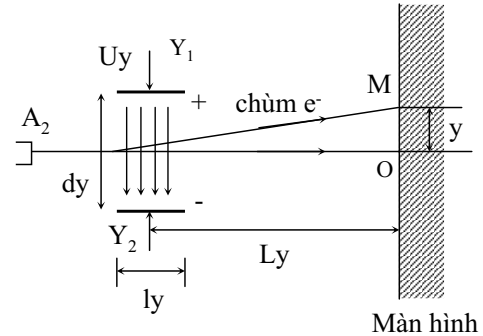
* Xét độ lệch của tia điện tử theo chiều đứng:

Khi $U_y = 0$, tia điện tử bắn tới chính giữa màn hình tại điểm O.

Khi $U_y \neq 0$, điện trường giữa các phiến làm lệch sẽ làm lệch quỹ đạo của tia điện tử theo chiều đứng và bắn tới màn hình tại vị trí M, lệch 1 khoảng là y.

$$y = \frac{U_y l_y L_y}{2d_y U_A} = S_{oy} U_y$$

$$S_{oy} = \frac{y}{U_y} = \frac{l_y L_y}{2d_y U_A} \quad \text{độ nhạy của ống tia điện tử}$$



L_y : khoảng cách từ cặp lá chắn đến màn hình.

l_y : chiều dài của các cặp phiến làm lệch.

d_y : khoảng cách giữa 2 phiến làm lệch.

U_A : điện áp gia tốc của ống tia (phụ thuộc vào U_{A2} và K).

71

Chương 4. Máy hiện sóng (Ôxilô)

Tương tự, độ lệch của tia điện tử theo chiều ngang:

$$x = \frac{U_x l_x L_x}{2d_x U_A} = S_{ox} U_x$$

* Nguyên lý tạo ảnh trên màn máy hiện sóng:

điều khiển đồng thời tia điện tử theo 2 trục: trục thẳng đứng và trục nằm ngang, nghĩa là đồng thời đưa vào đèn ống tia điện tử 2 điện áp điều khiển U_y và U_x . Giả sử $U_{th} = U_m \sin \omega t$ đưa vào kênh Y và đưa tới cặp lá chắn $Y_1 Y_2$; $U_q = a.t$ đưa tới cặp lá chắn ngang $X_1 X_2 \rightarrow$ điện áp trên các cặp lá tia như sau:

$$U_y = U_{y1y2} = U_{th} S_y \quad S_y = K_y S_{oy}$$

72

Chương 4. Máy hiện sóng (Ôxilô)

* Mạch tạo điện áp quét đợi (mạch Bootstrap)

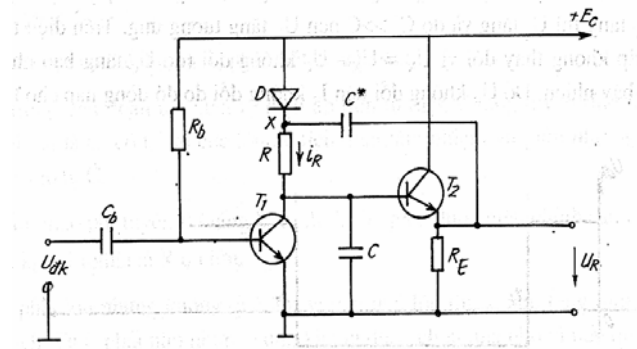
Nhận xét sơ bộ:

- D thông, tầng T_1 hoạt động như 1 mạch TF đơn giản, T_1 - khoá điện tử.
- Điện áp trên tụ $C \rightarrow T_2 \rightarrow C^*$. Điện áp bù đưa về điểm X để bù méo do sự giảm dòng điện trên R gây ra.

Hoạt động:

1. Trạng thái ban đầu ($t_1 \geq t \geq 0$):

- D thông: $U_X = E_C - U_D \cong E_C$
- T_1 thông bão hoà: $U_C = U_{Cbh} \cong 0V$
- T_2 k/đại C chung nên: $U_{RE} = U_q \cong 0V$
- $U_{C^*} = U_X - U_q \cong E_C$



Chương 4. Máy hiện sóng (Ôxilô)

2. Trạng thái tạo U_q ($t_3 \geq t \geq t_1$):

$t = t_1$: U_{dk} có độ rộng $\tau = t_3 - t_2$
 T_1 tắt \rightarrow tụ C nạp điện theo 2 giai đoạn:

Giai đoạn 1: $t_1 \leq t < t_2$

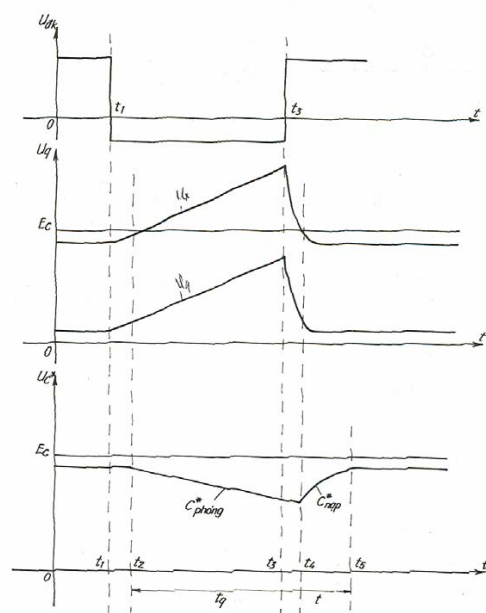
Khi D còn thông, khi C nạp điện $\rightarrow U_C$ tăng $\rightarrow U_q$ tăng, thông qua tụ C^* làm cho U_X tăng, nhưng D còn thông nên U_q tăng theo qui luật đường cong.

Giai đoạn 2:

khi $t = t_2$: U_X tăng lớn hơn E_C . U_X tăng theo qui luật tuyến tính vì khi U_C tăng $\rightarrow U_q$ tăng và do $C^* \gg C$ nên U_X tăng tương ứng.

$$U_R = U_X - U_C = \text{const}$$

$\rightarrow I_R = \text{const} \rightarrow$ dòng nạp cho tụ C không đổi, với thời gian nạp $t_q = t_3 - t_2$.



Chương 4. Máy hiện sóng (Ôxilô)

3. Trạng thái hồi phục:

$t = t_3$: kết thúc xung đầu vào. T_1 bão hoà, tụ C phóng điện qua $T_1 \rightarrow U_C$ giảm nên U_q giảm $\rightarrow U_X$ giảm.

$t = t_4$: $U_X \leq E_C \rightarrow D$ thông trở lại.

D thông, tụ C^* được nạp bổ sung, khi C^* được nạp đầy thì thời gian hồi phục kết thúc.

Nhận xét:

-Trong giai đoạn tạo quét t_q , U_C tăng tuyến tính nhờ nguồn nạp chính là C^* có trị số cực lớn để tích điện (làm nhiệm vụ giống như nguồn 1 chiều nạp cho C).

-Để giảm méo phi tuyến \rightarrow tầng KĐ T_2 phải được điều chỉnh sao cho $k_U \rightarrow 1$ (R đủ lớn).

-Tụ C^* phải lớn nhưng không quá lớn vì nếu quá lớn thì thời gian hồi phục của mạch tăng.

-Tụ C phải nhỏ nhưng không được chọn quá nhỏ vì nếu quá nhỏ thì nó có giá trị tương đương như tụ kí sinh \rightarrow mạch làm việc không ổn định.

75



76



77

Chương 4. Máy hiện sóng (Ôxilô)

3. Một số chế độ làm việc:

a. Quét liên tục đồng bộ trong (ngoài)

- Dùng để quan sát ảnh của tín hiệu liên tục theo thời gian và đo các tham số của chúng.

- S_2 ở vị trí CH (hoặc EXT nếu là đồng bộ ngoài), S_3 ở vị trí 2

- Tín hiệu từ lối vào kênh Y, qua Mạch vào và bộ phân áp Y được khuếch đại tới một mức nhất định, sau đó được giữ chậm lại rồi đưa qua Bộ KĐ Y đối xứng để tạo 2 tín hiệu có biên độ đủ lớn, đảo pha nhau đưa tới 2 phiến đứng

78

Chương 4. Máy hiện sóng (Ôxilô)

b. Quét dọc đồng bộ trong

-Dùng để quan sát và đo tham số của dãy xung không tuần hoàn hoặc dãy xung tuần hoàn có độ hồng lớn.

-S₂ ở vị trí CH, S₃ ở vị trí 1

-Quá trình hoạt động: giống chế độ 1

c. Chế độ khuếch đại

-Dùng để đo tần số, góc lệch pha, độ sâu điều chế, vẽ đặc tuyến Vôn-Ampe của điốt hoặc dùng làm thiết bị so sánh. Hình nhận được trên màn MHS gọi là hình **Lixazu**

- S₃ ở vị trí 3

-Bộ tạo quét trong được ngắt ra khỏi quá trình hoạt động. MHS làm việc theo 2 kênh độc lập X,Y và đầu vào X cũng là đầu vào tín hiệu

79

Chương 4. Máy hiện sóng (Ôxilô)

4.3 MHS nhiều tia

Dùng để quan sát đồng thời nhiều quá trình (tín hiệu)

1. MHS 2 tia có lối vào cặp phiên lệch đứng tách biệt (kênh A, kênh B):

-Mỗi kênh có mạch KĐ làm lệch riêng

-Một bộ tạo gốc thời gian chung cho cả 2 kênh

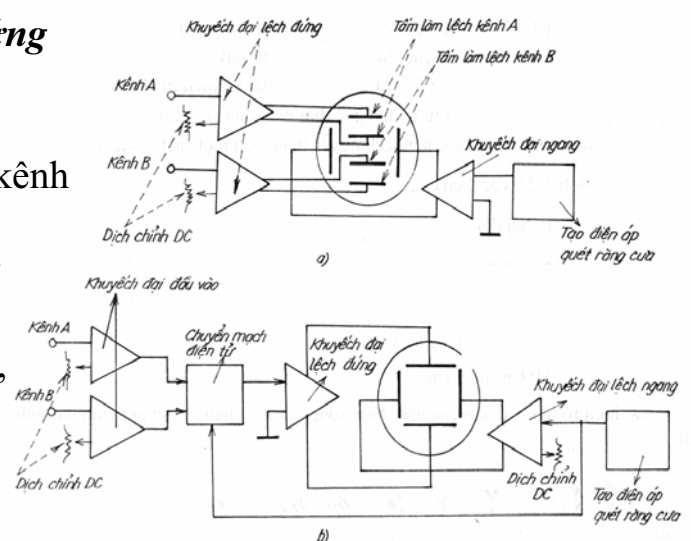
2. MHS 2 kênh dùng ống tia điện tử 1 tia và CM điện tử

-Hai bộ KĐ tín hiệu vào riêng cho kênh A, kênh B

-Một bộ KĐ lệch đứng cho cả 2 kênh.

Tín hiệu vào bộ KĐ này được chuyển mạch luân phiên giữa 2 kênh.

-Bộ tạo gốc thời gian (bộ tạo sóng quét ngang) điều khiển tần số chuyển mạch

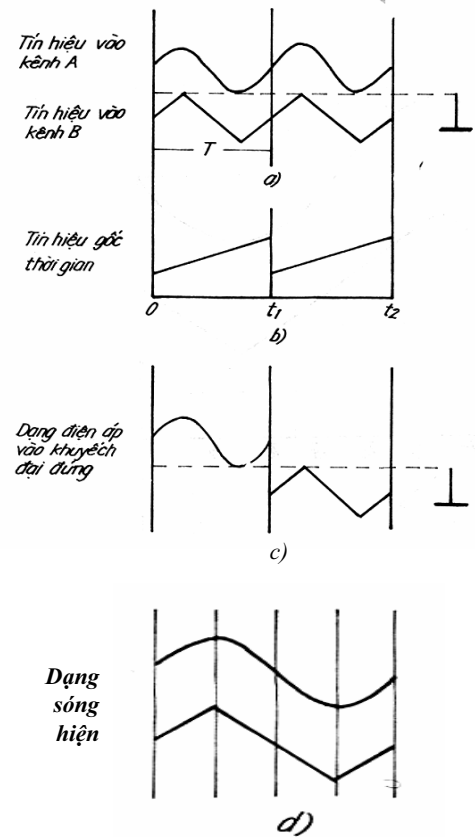


80

Chương 4. Máy hiện sóng (Ôxilô)

a) Phương pháp dùng chuyển mạch điện tử kiểu luân phiên (ALT mode):

- + Tín hiệu vào bộ KĐ lệch đứng được chuyển mạch luân phiên giữa các kênh A và B.
- + Bộ tạo gốc thời gian điều khiển tần số chuyển mạch
- + $0 \div t_1$: tín hiệu từ kênh A được nối tới bộ KĐ lệch đứng, tạo thành vết trên màn hiện sóng
- + $t_1 \div t_2$: tín hiệu từ kênh B được nối tới bộ KĐ lệch đứng, tạo thành vết trên màn hiện sóng
- + Hai tín hiệu ở hai kênh có cùng chu kỳ T và được đồng bộ với nhau.
- + Dịch chỉnh DC: dịch chuyển tín hiệu kênh A (kênh B) trên màn theo phương thẳng đứng bằng điện áp một chiều
- + Ở các chu kỳ tiếp theo: quá trình lặp lại như trên. Tần số lặp cao đến mức mà các dạng sóng như được hiện đồng thời.



81

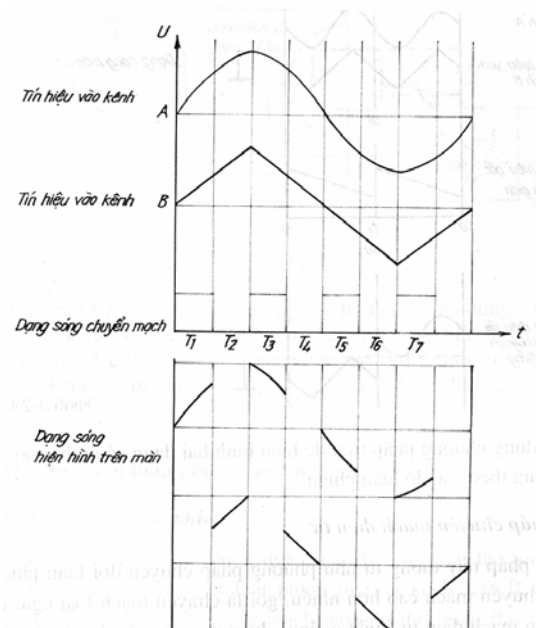
Chương 4. Máy hiện sóng (Ôxilô)

b) Phương pháp dùng chuyển mạch điện tử kiểu ngắt quãng (Chop mode switching):

Sử dụng tần số chuyển mạch cao hơn nhiều so với chế độ luân phiên.

- + $T_1, T_3, T_5, T_7, \dots$ tín hiệu vào kênh A được tạo ra trên màn
- + T_2, T_4, T_6, \dots tín hiệu vào kênh B được tạo ra trên màn
- + Các dạng sóng ở kênh A và B được hiện hình như những đường đứt nét. Khi tần số chuyển mạch là cao tần \rightarrow không thể nhận ra những chỗ đứt nét
- + f_{th} nhỏ: ảnh hiện trên màn MHS gần như liên tục
- + f_{th} lớn; $nf_{cm} \neq mf_{th}$: các đoạn ngắt bị lấp do độ dư huy của ống và độ lưu ảnh của mắt.

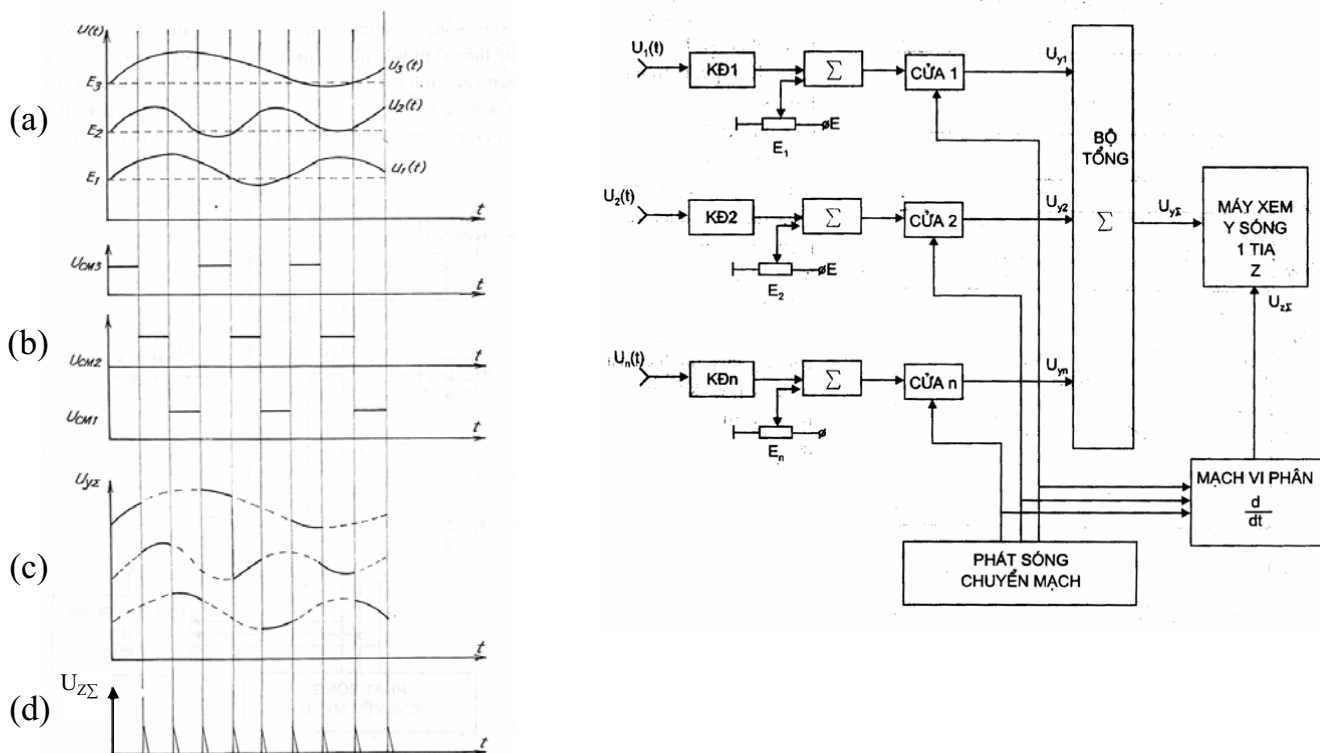
Chú ý: đối với tín hiệu cao tần thì kiểu luân phiên là tốt nhất, còn đối với tín hiệu tần số thấp thì nên dùng chuyển mạch ngắt quãng



82

Chương 4. Máy hiện sóng (Ôxilô)

Chuyển mạch điện tử phân đường theo thời gian:



83

Chương 4. Máy hiện sóng (Ôxilô)

- Mỗi kênh tín hiệu được cộng thêm một lượng điện áp 1 chiều E khác nhau \rightarrow các đường biểu diễn trên màn hình MHS được tách riêng từng đường, hình (a).

- Sau đó tín hiệu được đưa đến mạch cửa, và chỉ qua được cửa khi có tín hiệu mở cửa từ bộ *Phát sóng chuyển mạch*.

- Tín hiệu mở cửa là các xung vuông có thời gian xuất hiện xen kẽ và lần lượt cho từng cửa một, hình (b).

- Tại mỗi thời điểm chỉ có duy nhất 1 cửa được mở và cho tín hiệu của một kênh đi qua.

- Bộ tổng cộng các tín hiệu ở đầu ra các cửa, $U_{Y\Sigma}$ có dạng xung với biên độ tỉ lệ với giá trị của các tín hiệu cần quan sát tại thời điểm có xung mở cửa tương ứng với các kênh, hình (c).

- Sau khi khuếch đại Y, MHS có được hình biểu diễn tín hiệu của các kênh dưới dạng đường nét đứt, hình (c).

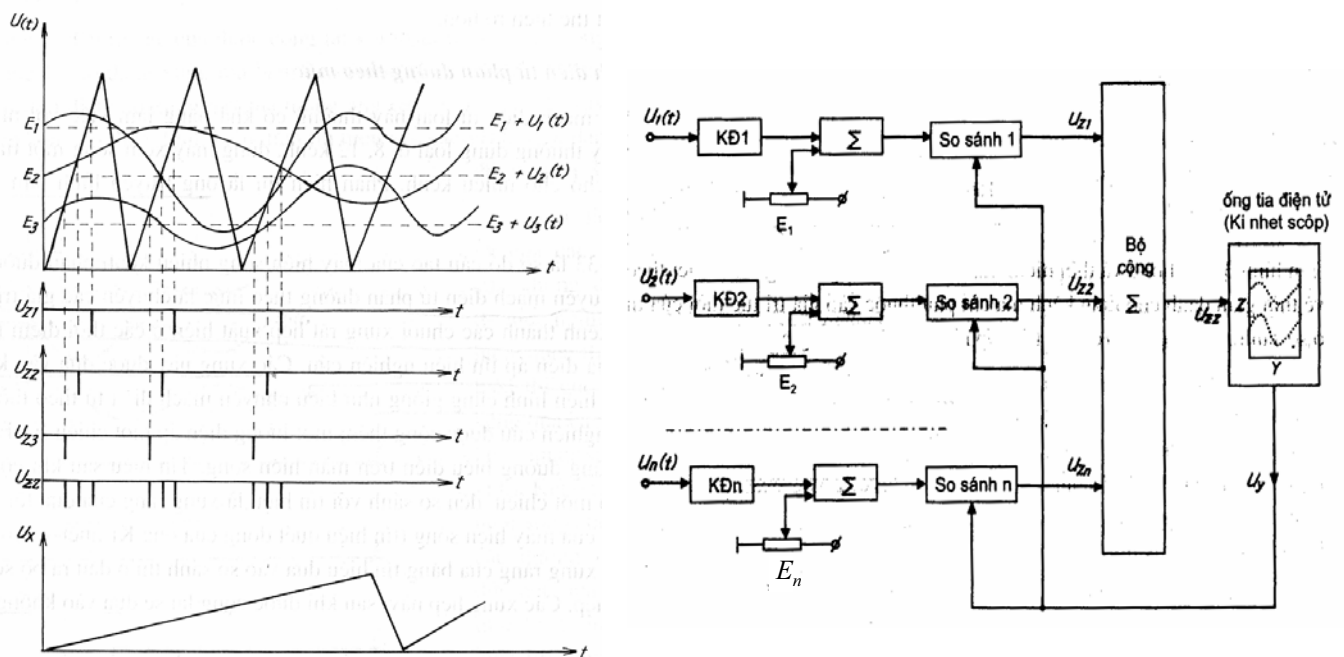
- MHS làm việc ở chế độ đồng bộ với chu kỳ của tín hiệu cần quan sát và không đồng bộ với tín hiệu chuyển mạch.

- Dùng những xung có độ rộng rất nhỏ ($U_{Z\Sigma}$) được tạo ra từ *mạch vi phân* từ các xung mở cửa đưa vào kênh Z để điều chế độ sáng của ảnh, hình (d).

84

Chương 4. Máy hiện sóng (Ôxilô)

Chuyển mạch điện tử phân đường theo mức:



85

Chương 4. Máy hiện sóng (Ôxilô)

-Phần hiển thị là Ống truyền hình làm lệch bằng từ trường

-Nguyên lý hoạt động: chuyển các giá trị tức thời của tín hiệu các kênh thành các chuỗi xung rất hẹp xuất hiện tại các thời điểm mà tùy thuộc vào điện áp tín hiệu nghiên cứu. Các xung này được đưa vào để khống chế độ sáng của ống hiện hình.

+ Mỗi kênh tín hiệu được cộng thêm một lượng điện áp 1 chiều E khác nhau, rồi đưa đến so sánh với tín hiệu là xung răng cưa đưa tới từ bộ KĐ lệch đúng của MHS (tín hiệu quét dòng).

+ Mỗi khi $U_{RC} = U_{th}$, thì ở đầu ra của bộ so sánh sẽ xuất hiện một xung hẹp. Các xung hẹp này được cộng với nhau rồi đưa vào khống chế độ sáng của ống hiện hình.

+ Tại thời điểm có xung, trên màn hình xuất hiện một chấm sáng trong khi bình thường thì tối. Vết của chấm sáng trên màn hình biểu diễn hình điện áp của các tín hiệu cần quan sát.

86

Chương 4. Máy hiện sóng (Ôxilô)

4.4 Ôxilô điện tử số:

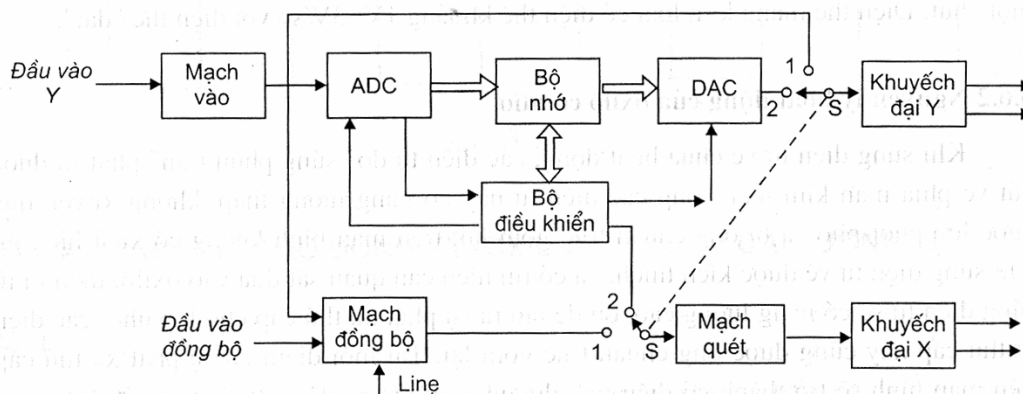
1. Ưu điểm:

- Duy trì ảnh của tín hiệu trên màn hình với khoảng thời gian không hạn chế.
- Tốc độ đọc có thể thay đổi trong giới hạn rộng
- Có thể xem lại các đoạn hình ảnh lưu giữ với tốc độ thấp hơn nhiều
- Hình ảnh tốt hơn, tương phản hơn so với loại ôxilô tương tự
- Vận hành đơn giản
- Số liệu cần quan sát dưới dạng số có thể được xử lý trong ôxilô hoặc truyền trực tiếp vào máy tính khi ghép ôxilô với máy tính.

87

Chương 4. Máy hiện sóng (Ôxilô)

2. Cấu tạo và hoạt động:



Chuyển mạch S ở vị trí 1: Ôxilô đa năng thông thường

Chuyển mạch S ở vị trí 2: Ôxilô có nhớ số.

-Điện áp cần quan sát được đưa tới đầu vào Y , tới bộ ADC . Lúc đó bộ điều khiển gửi 1 lệnh tới đầu vào điều khiển của bộ ADC và khởi động quá trình biến đổi. Kết quả là điện áp tín hiệu được số hoá. Khi kết thúc quá trình biến đổi, bộ ADC gửi tín hiệu kết thúc tới bộ điều khiển.

-Mỗi số nhị phân được chuyển tới bộ nhớ và được nhớ ở vị trí ô nhớ riêng biệt.

88

Chương 4. Máy hiện sóng (Ôxilô)

-Khi cần thiết, một lệnh từ *bộ điều khiển* làm cho các số nhị phân này sắp xếp theo chuỗi lại theo thứ tự đã xác định và được đưa đến bộ DAC

-DAC biến đổi các giá trị nhị phân thành điện áp tương tự để đưa qua bộ khuếch đại Y tới cặp phiến làm lệch Y của ống tia điện tử.

-Do bộ nhớ được liên tiếp quét nhiều lần trong 1 giây nên màn hình được sáng liên tục và hiện dạng sóng là hình vẽ các điểm sáng.

Nhược điểm: dải tần bị hạn chế (khoảng 1-10MHz) do tốc độ biến đổi của bộ ADC thấp.

Hiện nay, các ôxilô có nhớ số có dải tần rộng được phát triển nhờ cài đặt VXL, các bộ biến đổi ADC có tốc độ biến đổi nhanh hơn.

89

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.1 Khái niệm chung

-Tần số là số chu kì của 1 dao động trong một đơn vị thời gian.

-Tần số góc: $\omega(t)$ biểu thị tốc độ biến đổi pha của dao động

$$\omega(t) = \frac{d\varphi}{dt}$$

$$\omega(t) = 2\pi f(t) \quad \omega(t), f(t) \text{ là tần số góc tức thời và tần số tức thời}$$

-Quan hệ giữa tần số và bước sóng:

$$f = \frac{c}{\lambda} \quad \text{hay} \quad \lambda = \frac{c}{f}$$

-Quan hệ giữa chu kì và tần số: $f = \frac{1}{T}$

Đặc điểm của phép đo tần số:

+ là phép đo có độ chính xác cao nhất trong kĩ thuật đo lường nhờ sự phát triển vượt bậc của việc chế tạo các mẫu tần số có độ chính xác và ổn định cao.

+Lượng trình đo rộng (đến $3 \cdot 10^{11}$ Hz). Lượng trình đo được phân thành các dải tần số khác nhau.

90

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

- Dải tần thấp: $< 16\text{Hz}$
- Dải tần số âm thanh: $16\text{ Hz} < f < 20\text{ KHz}$
- Dải tần số siêu âm: $20\text{ KHz} < f < 200\text{ KHz}$
- Dải tần số cao: $200\text{ KHz} < f < 30\text{ MHz}$
- Dải tần số siêu cao: $30\text{ MHz} < f < 3000\text{ MHz}$
- Dải tần số quang học: $> 3\text{GHz}$

Các dải tần số khác nhau có các phương pháp đo tần số khác nhau.

Bao gồm:

- + Nhóm phương pháp đo tần số bằng các mạch điện có tham số phụ thuộc tần số
- + Nhóm phương pháp so sánh
- + Nhóm phương pháp số

Phép đo tần số thường được sử dụng để kiểm tra, hiệu chuẩn các máy tạo tín hiệu đo lường, các máy thu phát; xác định tần số cộng hưởng của các mạch dao động; xác định dải thông của bộ lọc; kiểm tra độ lệch tần số của các thiết bị đang khai thác

91

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.2 Đo tần số bằng các mạch điện có tham số phụ thuộc tần số:

5.2.1 Phương pháp cầu

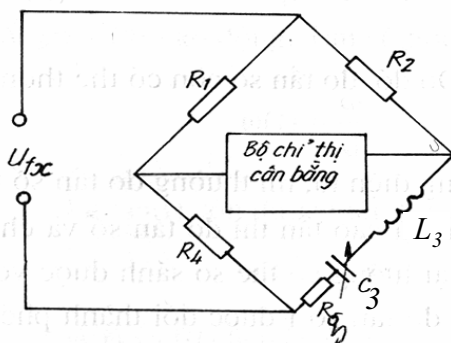
Dùng các cầu đo mà điều kiện cân bằng của cầu phụ thuộc vào tần số của nguồn điện cung cấp cho cầu.

*Mạch cầu tổng quát:

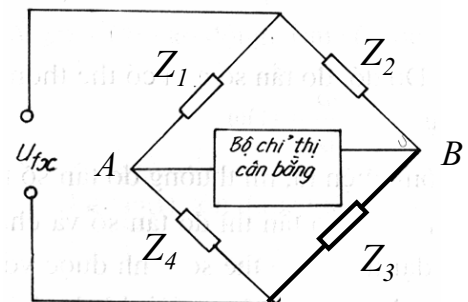
Điều kiện cân bằng cầu:

$$Z_1 \cdot Z_3 = Z_2 \cdot Z_4 \rightarrow U_{AB} = 0$$

VD1:



Hình 5-2



Hình 5-1

Điều kiện cân bằng cầu:

$$R_1 \cdot Z_3 = R_2 \cdot R_4$$

$$Z_3 = R_3 + j \left(\omega L_3 - \frac{1}{\omega C_3} \right)$$

92

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

Điều chuẩn nhánh cộng hưởng nối tiếp cho cộng hưởng tại tần số cần đo f_x (điều chỉnh C_3).

Khi đó
$$\omega_x L_3 = \frac{1}{\omega_x C_3} \Rightarrow f_x = \frac{1}{2\pi\sqrt{L_3 C_3}}$$

$$Z_3 = R_3 \quad R_1 \cdot R_3 = R_2 \cdot R_4$$

Bộ chỉ thị cân bằng là vôn mét chỉnh lưu, vôn mét điện tử.

Nhược điểm:

- Khó đo được tần số thấp do khó chế tạo cuộn cảm có L lớn ở tần số thấp.
- Khó thực hiện chỉ thị 0 do có tác động của điện từ trường lên cuộn cảm

93

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

VD2:

Điều kiện cân bằng cầu:

$$\frac{R'_1 \cdot R_3}{1 + j\omega_x R_3 C_3} = R'_2 \left(R_4 + \frac{1}{j\omega_x C_4} \right)$$

$$\Rightarrow \frac{R'_1}{R'_2} = \frac{R_4}{R_3} + \frac{C_3}{C_4} \quad \text{và} \quad \frac{1}{\omega_x C_4} = \omega_x C_3 R_3 R_4$$

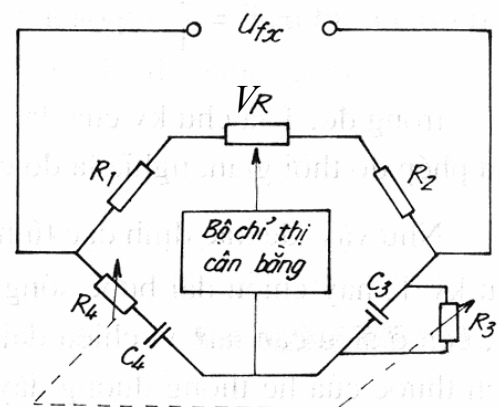
$$\Rightarrow \omega_x = 2\pi f_x = \frac{1}{\sqrt{R_3 R_4 C_3 C_4}}$$

Chọn $R_3 = R_4 = R$ và $C_3 = C_4 = C$ ta có:

$$f_x = \frac{1}{2\pi RC} \quad ; \quad \frac{R'_1}{R'_2} = 2$$

$$R'_1 = R_1 + V_{R1} \quad R'_2 = R_2 + V_{R2}$$

V_{R1}, V_{R2} là phần điện trở của biến trở V_R trên nhánh 1,2 tương ứng



Hình 5-3

94

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

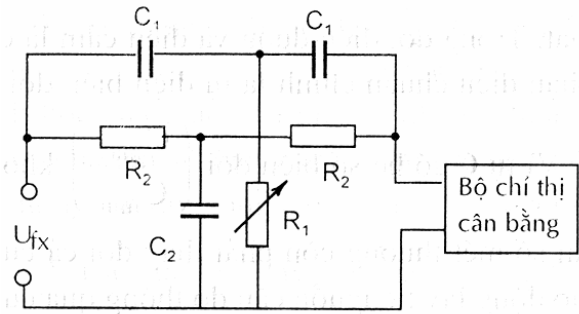
VD3: Cầu T kép

Điều kiện cân bằng cầu:

$$\begin{cases} \omega_x^2 R_2^2 C_1 C_2 = 2 \\ 2\omega_x^2 C_1^2 R_1 R_2 = 1 \end{cases}$$

Khi $C_2 = 2C_1$ và $R_2 = 2R_1$:

$$\omega_x = \frac{1}{2R_1 C_1} \quad f_x = \frac{1}{4\pi R_1 C_1}$$



Hình 5-4

Thang độ của biến trở R_1 được khắc độ trực tiếp theo đơn vị tần số.

Phương pháp cầu dùng để đo tần số từ vài chục Hz đến vài trăm KHz.

Sai số: (0,5-1)%

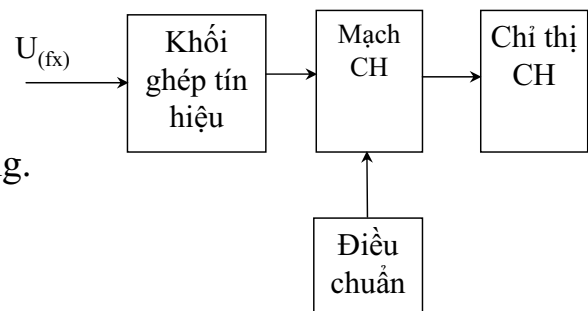
95

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.2.2 Phương pháp cộng hưởng

- Dùng để đo tần số cao và siêu cao
- Nguyên tắc chung: dựa vào nguyên lý chọn lọc tần số của mạch cộng hưởng.
- Khối cơ bản của sơ đồ này là mạch cộng hưởng. Mạch này được kích thích bằng dao động lấy từ nguồn có tần số cần đo thông qua *Khối ghép tín hiệu*.
- Việc điều chỉnh để thiết lập trạng thái cộng hưởng nhờ dùng *Khối điều chuẩn*.
- Hiện tượng cộng hưởng được phát hiện bằng *Khối chỉ thị cộng hưởng*. Khối này thường là Vônmet tách sóng.
- Tuỳ theo dải tần số mà cấu tạo của mạch cộng hưởng khác nhau. Có 3 loại mạch cộng hưởng:

- + Mạch cộng hưởng có L, C tập trung
- + Mạch cộng hưởng có L, C phân bố
- + Mạch cộng hưởng có L phân bố, C tập trung.



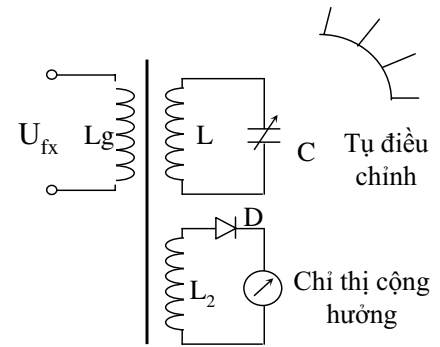
Hình 5-5

96

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

1. Tần số mét cộng hưởng có tham số tập trung.

- + Ở đây C và L đều là các linh kiện có thông số tập trung. Bộ phận điều chỉnh cộng hưởng chính là tụ biến đổi C có thang khắc độ theo đơn vị tần số.
- + U_{fx} được ghép vào mạch cộng hưởng thông qua cuộn ghép L_g .
- + Mạch chỉ thị cộng hưởng là mạch ghép hồ cảm giữa cuộn dây L_2 và L và được tách sóng bằng điốt và chỉ thị bằng cơ cấu đo từ điện.
- + Khi đo ta đưa U_{fx} vào và điều chỉnh tụ C để mạch cộng hưởng. Khi đó cơ cấu đo sẽ chỉ thị cực đại.



Hình 5-6

$$f_x = \frac{1}{2\pi\sqrt{LC}}$$

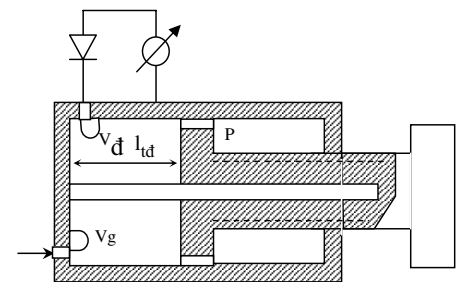
- + Tần số mét loại này thường dùng trong dải sóng: 10 kHz ÷ 500 MHz.
- + Sai số: (0,25-3)%

97

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

2. Tần số mét cộng hưởng có tham số phân bố dùng cáp đồng trục.

- + mạch cộng hưởng là 1 đoạn cáp đồng trục có nối tắt 1 đầu, đầu kia được nối bằng 1 pít tông P có thể dịch chuyển dọc trục bởi hệ thống răng cưa xoắn ốc có khắc độ.
- + vòng ghép V_g đưa t/h vào, còn vòng ghép V_d ghép t/h ra mạch chỉ thị cộng hưởng.



Hình 5-7

- + Các chỗ ghép đều ở gần vị trí nối tắt cố định sao cho các vị trí này gần với vị trí bụng sóng để khi có chiều dài tương đương $l_{td} = \lambda/2$ thì thiết bị chỉ thị sẽ chỉ cực đại.
- + Khi dịch chuyển pít tông với độ dài bằng bội số nguyên lần $\lambda/2$ sẽ đạt cộng hưởng → có thể xác định bước sóng bằng cách lấy 2 điểm cộng hưởng lân cận $l_1 = n\lambda/2; l_2 = (n-1)\lambda/2 \Rightarrow l_1 - l_2 = \lambda/2$
- + Kết quả bước sóng đo được của tín hiệu siêu cao tần xđ bởi công thức:

$$\lambda = 2(l_1 - l_2)$$

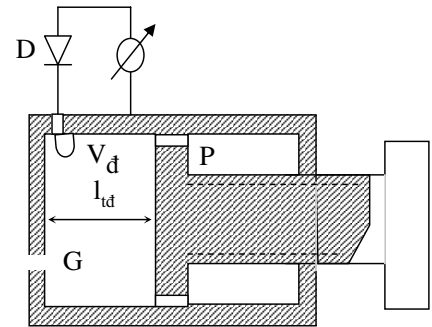
98

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

- +Bước sóng (hoặc tần số) được khắc độ trực tiếp trên hệ thống điều chỉnh pít tông.
- +Tần số mét loại này thường dùng trong dải sóng từ 3cm - 20cm
- + Do có hệ số phẩm chất cao (khoảng 5000) nên sai số của nó khoảng 0,5%.

3. Tần số mét cộng hưởng có tham số phân bố dùng ống dẫn sóng

- + ống dẫn sóng có thể là loại ống dẫn sóng chữ nhật hay ống dẫn sóng tròn.
- + Piston P có thể điều chỉnh dọc theo ống bởi hệ thống răng cưa xoắn ốc được khắc độ tần số. Năng lượng kích thích hốc cộng hưởng được ghép qua lỗ hồng G trên thành được nối tắt của ống.
- + Khi điều chỉnh piston P để có $l_{td} = n\lambda/2$ thì thiết bị chỉ thị sẽ chỉ cực đại.
- + Tần số mét với hốc cộng hưởng thích hợp với dải sóng nhỏ hơn 3cm.
- + Do có hệ số phẩm chất cao (khoảng 30000) nên sai số của nó nhỏ khoảng (0,01÷0,05)%.



Hình 5-8

99

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.3 Phương pháp so sánh

Phương pháp quét sin:

- MHS đặt ở chế độ khuếch đại.
- Điện áp có tần số cần đo U_{fx} được đưa vào kênh Y, điện áp có tần số mẫu U_{fm} đưa vào kênh X.
- Hình ảnh nhận được trên màn là hình Lissajou. Thay đổi f_m sao cho trên màn nhận được hình Lissajou ổn định nhất.

- Khi đó:

$$\frac{f_m}{f_x} = \frac{n_Y}{n_X}$$

- Tổng quát:

$$\frac{f_X}{f_Y} = \frac{n_Y}{n_X}$$

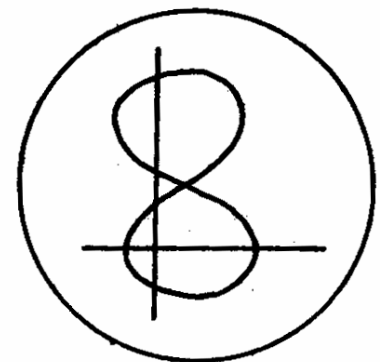
với n_Y, n_X nguyên dương

n_Y : số giao điểm của đường cắt dọc với ảnh

n_X : số giao điểm của đường cắt ngang với ảnh

f_X : tần số đưa vào kênh lệch ngang X

f_Y : tần số đưa vào kênh lệch đứng Y



$$n_Y=4, n_X=2$$

Hình 5-9

100

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.4 Đo tần số bằng phương pháp số

- Là p² hiện đại và thông dụng nhất để đo tần số

Ưu điểm:

- + Độ chính xác cao
- + Độ nhạy lớn
- + Tốc độ đo lớn, tự động hoá hoàn toàn trong quá trình đo
- + Kết quả đo hiển thị dưới dạng số

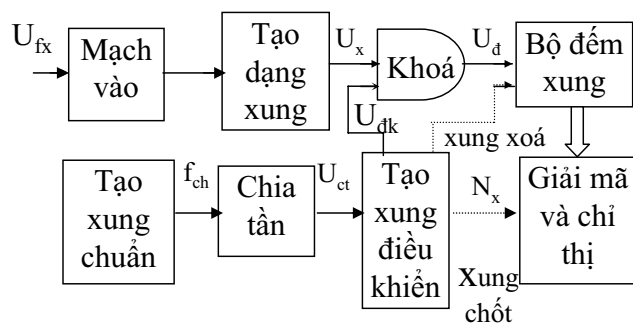
1. Phương pháp xác định nhiều chu kỳ

a. Sơ đồ khối

b. Chức năng các khối:

- Mạch vào: thực hiện tiền xử lý như phân áp, lọc nhiễu... hoặc biến đổi t/h tuần hoàn dạng bất kỳ ở đầu vào thành hình sin cùng chu kỳ với t/h vào đó.

- Mạch tạo dạng xung: biến đổi t/h hình sin có chu kỳ T_x thành t/h xung nhọn đơn cực tính có chu kỳ T_x .



Hình 5-10

101

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

- Tạo xung chuẩn: tạo ra các xung chuẩn có độ chính xác cao với tần số f_0 , xung chuẩn này được đưa qua bộ chia tần để tạo ra xung có tần số là $f_{CT} = f_0/n = 10^k$ (Hz)

- Tạo xung điều khiển: nhận t/h f_{CT} và tạo ra xung đ/k đóng mở khoá có độ rộng $\Delta t = T_{CT} = 10^{-k}$ (s)

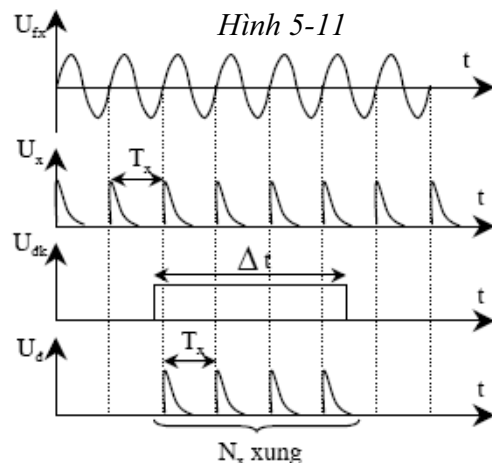
- Mạch giải mã và chỉ thị: Giải mã xung đếm được và đưa vào các cơ cấu chỉ thị số, có thể là dùng Led 7 đoạn hoặc LCD để chỉ thị kết quả cần đo.

- Bộ đếm: đếm các xung ở đầu ra.

c. Nguyên lý làm việc:

- Trong t/g có xung điều khiển khoá sẽ được mở, xung đếm qua khoá kích thích cho bộ đếm xung.

- Giả sử trong 1 chu kỳ đếm Δt , đếm được N_x xung. Số xung N_x này sẽ được đưa qua mạch giải mã và chỉ thị để hiển thị kết quả là tần số cần đo $\Delta t = N_x T_x = N_x / f_x \Rightarrow f_x = N_x / \Delta t = 10^k \cdot N_x$ với $k=0, \pm 1, \pm 2, \dots$



Giản đồ thời gian

102

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

d. Đánh giá sai số:

- Sai số của xung đ/k (Δt) do sai số của bộ tạo xung chuẩn và bộ tạo xung đ/k gây ra.

- Sai số lượng tử: $\pm 1/N_x$

f_x tăng $\rightarrow N_x$ tăng $\rightarrow \pm 1/N_x$ giảm.

f_x giảm $\rightarrow N_x$ giảm $\rightarrow \pm 1/N_x$ tăng.

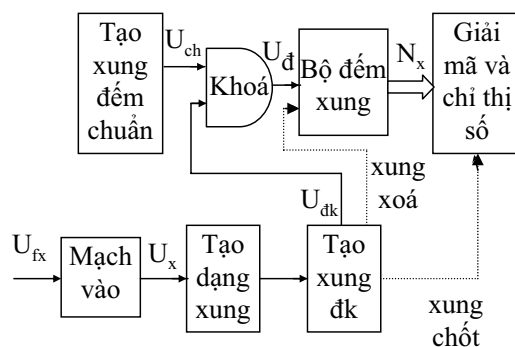
- Khi f_x nhỏ ảnh hưởng của sai số lượng tử sẽ lớn \rightarrow trong TH này ta sẽ chuyển sang p^2 đo xđ 1 chu kỳ.

2. Phương pháp xác định một chu kỳ

a. Sơ đồ khối

b. Chức năng các khối:

Nguyên lý tương tự như trường hợp nhiều chu kỳ nhưng khác ở chỗ điện áp có tần số cần đo sẽ được biến đổi thành xung đ/k đóng mở khoá, còn xung đếm lấy từ bộ tạo xung đếm chuẩn.



Hình 5-12

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

c. Nguyên lý làm việc:

- T/h U_{fx} đưa qua *Mạch vào* tới *Bộ tạo dạng xung* để tạo ra xung nhọn có chu kỳ T_x . Xung này sẽ đ/k *Bộ tạo dạng xung đk* để tạo ra xung đ/k có độ rộng $\Delta t = nT_x$ (VD: $n=1$)

- Trong t/gian có xung Δt , xung đếm chuẩn U_{ch} qua khoá kích thích cho bộ đếm xung.

- Giả sử đếm được N_x xung thì số xung N_x này sẽ được đưa qua mạch giải mã và chỉ thị để đạt được kết quả là tần số hoặc chu kỳ cần đo $\Delta t = T_x = N_x \cdot T_0$, với T_0 là chu kỳ của xung đếm chuẩn

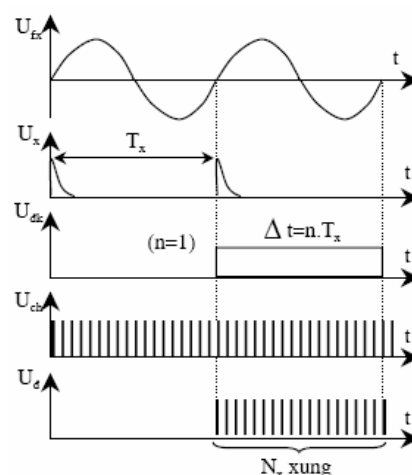
$$\Rightarrow f_x = 1/T_x = 1/N_x T_0 = f_0/N_x$$

d. Đánh giá sai số:

- Do sai số của xung đếm

- Do sai số lượng tử ($\pm 1/N_x$)

Kết hợp 2 p^2 đo trên để tạo ra 1 máy đếm tần có dải tần đo rộng và độ chính xác cao.



Hình 5-13 Giản đồ thời gian

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.5 Đo độ di pha

$$u_1 = U_{m1} \sin(\omega t + \varphi_1)$$

$$u_2 = U_{m2} \sin(\omega t + \varphi_2)$$

$$\Delta\varphi = \varphi_1 - \varphi_2$$

Các p²: phương pháp vẽ dao động đồ; pp biến đổi độ di pha thành khoảng thời gian; pp biến đổi độ di pha thành điện áp; ...

105

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.5.1. Đo di pha bằng pp đo khoảng thời gian:

Là phương pháp phổ biến để đo pha

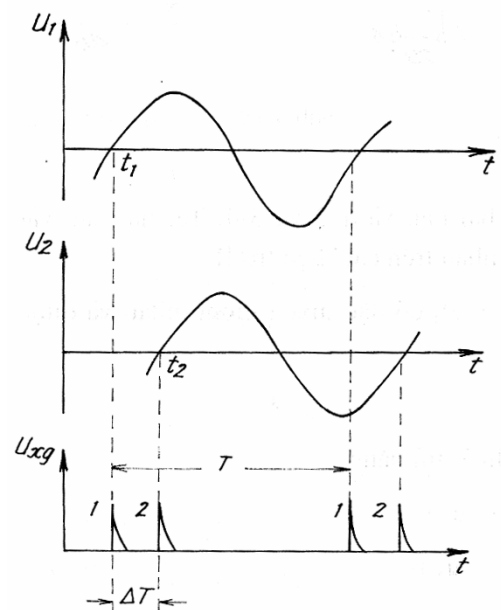
Nguyên lí:

+ Biến đổi các điện áp có dạng hình sin thành các xung nhọn tương ứng với các thời điểm mà điện áp biến đổi qua giá trị 0 với giá trị đạo hàm cùng dấu.

+ Khoảng thời gian giữa 2 xung gần nhau của 2 điện áp đo tỉ lệ với góc di pha của chúng.

$$\omega = 2\pi/T \quad \text{và} \quad \Delta\varphi = \omega\Delta T$$

$$\Delta\varphi = 2\pi \frac{\Delta T}{T} \text{ (rad) hay } \Delta\varphi^0 = 360^0 \frac{\Delta T}{T}$$

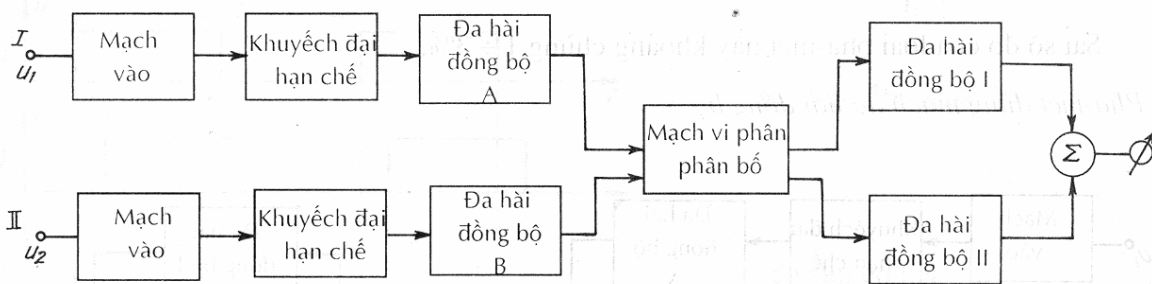


Hình 5-14

106

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

Pha mét dùng mạch đa hài đồng bộ



Hình 5-15

- Các điện áp hình sin cần đo độ di pha được đưa vào 2 đầu vào I và II
- Điện áp hình sin được biến đổi thành các xung vuông nhờ Mạch KD hạn chế và Đa hài đồng bộ, rồi được đưa đến Mạch vi phân phân bố.
- (Các chu kỳ dao động bản thân của bộ đa hài được chọn sao cho nó lớn hơn chu kỳ của điện áp đo có tần số thấp nhất)
- Đầu ra của Mạch vi phân phân bố là các xung nhọn, được đưa tới không chế hai bộ Đa hài đồng bộ I và II.
- Đầu ra của 2 bộ đa hài này được đưa tới một mạch tổng hợp, mạch này có đồng hồ để đo thời gian lệch giữa các xung, cũng là góc di pha φ của 2 điện áp.

107

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

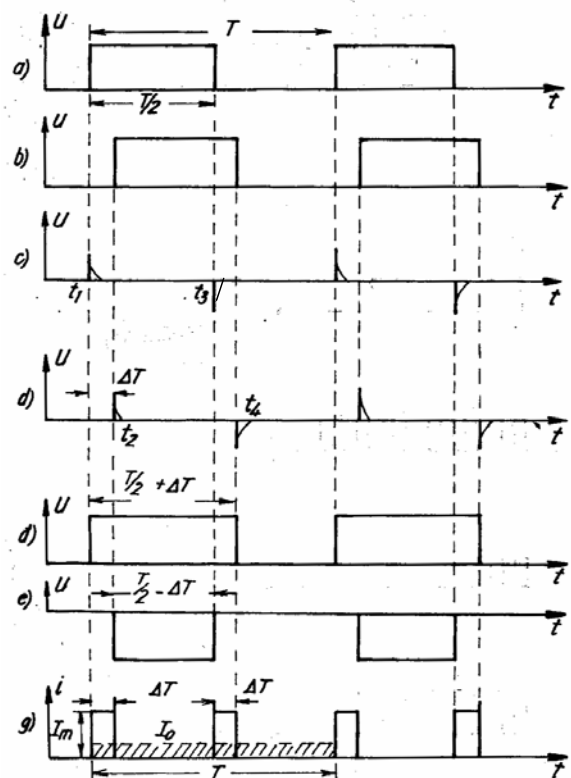
- Mạch vi phân phân bố:

+ đầu ra của nó đưa tới đầu vào Bộ đa hài đồng bộ I chỉ các xung nhọn dương (hình c) tương ứng với sườn trước của xung vuông đường thứ nhất và các xung nhọn âm (hình d) tương ứng với sườn sau của xung vuông đường thứ 2

+ Đưa tới Bộ đa hài đồng bộ II chỉ các xung nhọn dương (hình d) của đường thứ 2 và các xung nhọn âm (hình c) đường thứ nhất

+ xác định độ rộng của các xung đưa ra (hình đ, e)

$$I_0 = I_m \frac{2\Delta T}{T} \quad \varphi^0 = 180^0 \frac{I_0}{I_m}$$



Hình 5-16

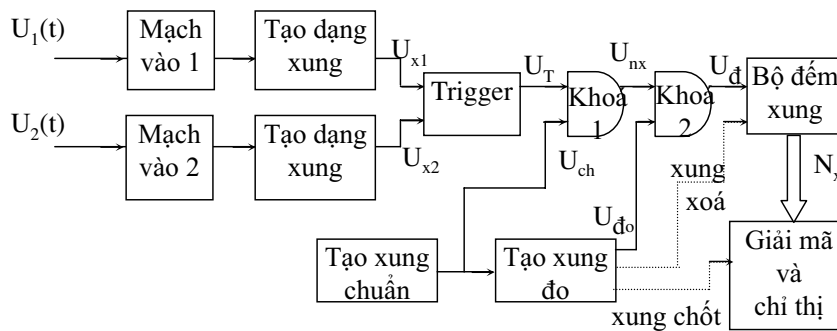
108

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.5.2 Pha mét chỉ thị số

a. Chức năng các khối:

- Mạch vào: thực hiện tiền xử lý tín hiệu vào, lọc nhiễu.
- Tạo dạng xung: biến đổi tín hiệu vào, tạo ra các xung đo đơn cực tính có chu kỳ $T = \text{chu kỳ tín hiệu vào}$ (U_{x1}, U_{x2}).
- Trigger: tạo ra xung vuông có độ rộng ΔT và chu kỳ T chính là nhờ U_{x1}, U_{x2} (U_{x1} được đưa vào đầu thiết lập S của Trigger, U_{x2} được đưa vào đầu xoá R của Trigger).
- Tạo xung đếm chuẩn có chu kỳ T_{ch} .
- Tạo xung đo: chia tần số xung đếm chuẩn tạo ra xung đo có độ rộng T_{do} .



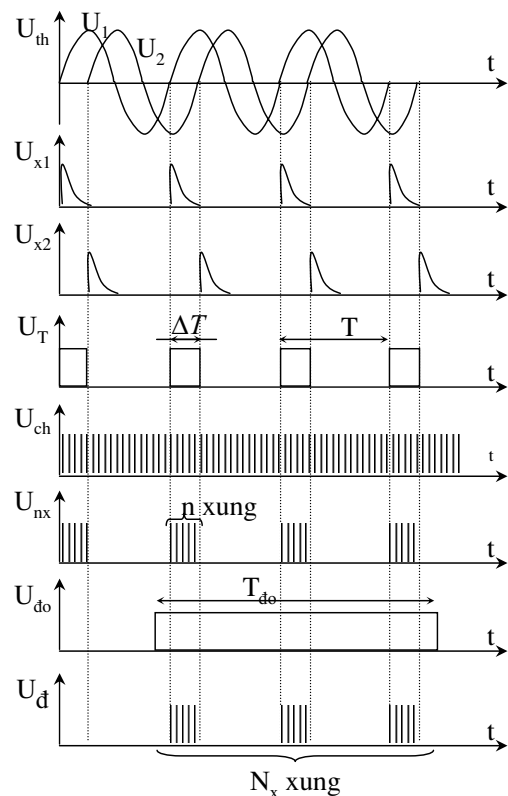
Hình 5-17: Sơ đồ khối của Pha mét số

109

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

b/ Nguyên lý làm việc:

- Xung U_T từ Trigger sẽ điều khiển đóng mở khoá 1. Mỗi khi có xung, xung đếm U_{ch} từ bộ tạo xung đếm chuẩn sẽ được đưa qua khoá 1 và đầu ra của khoá 1 là xung U_{nx} là 1 chuỗi gồm nhiều nhóm xung đếm và được đưa vào khoá 2.
- Xung đo U_{do} điều khiển đóng mở khoá 2 trong thời gian có xung đo T_{do} .
- Giả sử có n nhóm xung được đưa qua khoá 2 vào kích thích cho bộ đếm xung, tổng số xung đếm được là N_x , số xung N_x này được đưa qua mạch giải mã và chỉ thị để hiển thị kết quả là góc lệch pha cần đo.
- Ta có góc lệch pha giữa 2 tín hiệu $U_1(t)$ và $U_2(t)$ là



Hình 5-18 Giản đồ thời gian

110

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

$$\Delta\varphi = 360^\circ \cdot \frac{\Delta T}{T}, \quad \Delta T = nT_{ch}$$

(n là số xung của 1 nhóm xung, T_{ch} là chu kỳ xung đếm chuẩn).

$$T_{do} = h \cdot T, \quad n = \frac{N_x}{h}$$

$$\Rightarrow \Delta\varphi = 360 \frac{T_{ch}}{T_{do}} \cdot N_x$$

c. Đánh giá sai số:

- Do sai số của T_{ch} :

- Do sai số lượng tử: $\pm \frac{1}{n}$, $\pm \frac{1}{h}$

- Sai số do độ không đồng nhất của kênh 1, kênh 2 là $\Delta\varphi' \rightarrow \Delta\varphi_{do} = \Delta\varphi' + \Delta\varphi$

- Khắc phục:

+ Đưa tín hiệu $U_1(t)$ hoặc $U_2(t)$ vào cả 2 kênh, giả sử Phamét chỉ thị giá trị là

$$\Delta\varphi'_{do} = \Delta\varphi', \quad \text{ta có: } \Delta\varphi = \Delta\varphi_{do} - \Delta\varphi'_{do}$$

+ Quá trình hiệu chỉnh này có thể được thực hiện nhờ bộ đếm xung thuận nghịch.

111

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

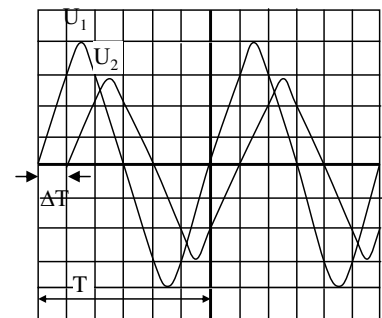
5.5.3 Đo độ di pha bằng phương pháp vẽ dao động đồ

1. Phương pháp dùng quét tuyến tính:

$$u_1 = U_{m1} \sin(\omega t + \varphi_1)$$

$$u_2 = U_{m2} \sin(\omega t + \varphi_2)$$

$$\Delta\varphi = \varphi_1 - \varphi_2 = 360^\circ \cdot \frac{\Delta T}{T}$$



Hình 5-19

2. Phương pháp Lixazu:

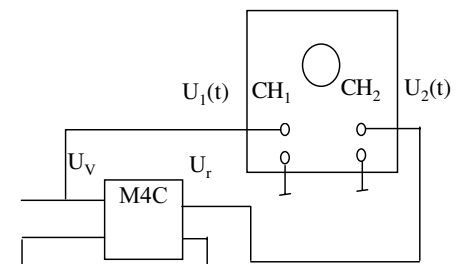
Giả thiết đo độ di pha của t/hệ qua 1 M4C. Phương pháp này có thể sử dụng Oxilo 1 kênh hoặc 2 kênh. Giả sử ta sử dụng ôxilô 2 kênh, sơ đồ như hình 5-20.

+ Điều chỉnh ôxilô làm việc ở chế độ quét Lixazu:

Chọn chuyên mạch X-Y

Vert.Mode \rightarrow CH2 = U_{CH2} \rightarrow Kênh Y

Source \rightarrow CH1 = U_{CH1} \rightarrow Kênh X



Hình 5-20

112

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

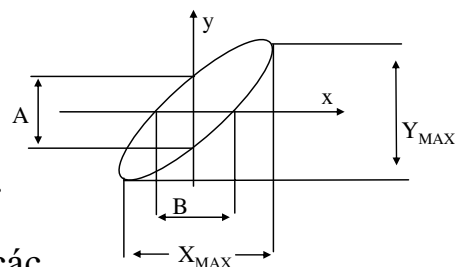
+Điều chỉnh hệ số lệch pha để nhận được dao động đồ Lissazou nằm chính giữa và trong giới hạn màn hình.

Volts/div (CH1 và CH2)

POS-Y (CH1)

POS-X

Dao động đồ sẽ có dạng đường thẳng hoặc đường Elip.



Hình 5-21

+Xác định góc trung tâm của dao động đồ: đưa các chuyên mạch kết nối đầu vào của cả 2 kênh về vị trí GND, trên màn hình sẽ là 1 điểm sáng, dịch chuyển điểm sáng đó về chính giữa màn hình.

+Đưa các chuyên mạch kết nối đầu vào về vị trí AC, khi đó sẽ nhận được dao động đồ có dạng đường thẳng hoặc Elip.

+Xác định góc lệch pha:

$$|\sin \Delta\varphi| = \frac{A}{Y_{\max}} = \frac{B}{X_{\max}} \Rightarrow |\Delta\varphi| = \arcsin\left(\frac{A}{Y_{\max}}\right) = \arcsin\left(\frac{B}{X_{\max}}\right)$$

113

Chương 6. Đo dòng điện và điện áp

6.1 Đo dòng điện

6.1.1 Đo dòng điện 1 chiều bằng Ampe mét từ điện

-Dụng cụ đo: Ampe mét từ điện, được mắc nối tiếp với mạch có dòng điện cần đo sao cho tại cực dương dòng đi vào và tại cực âm dòng đi ra khỏi ampe mét.

-Yêu cầu: nội trở R_A nhỏ để đảm bảo ampe mét ảnh hưởng rất ít đến đến trị số dòng điện cần đo

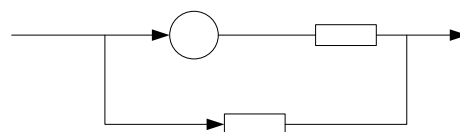
-Ampe mét từ điện: độ lệch của kim tỉ lệ thuận với dòng điện chạy qua cuộn dây.

-Để đo I lớn \rightarrow mắc điện trở sơ vào mạch đo:

$$I_{do\ max} = I_{A\ max} + I_{S\ max}$$

Ta có: $I_{S\ max} \cdot R_S = I_{A\ max} \cdot R_A$

$$\frac{I_{S\ max}}{I_{A\ max}} = \frac{R_A}{R_S} \Rightarrow \frac{I_{S\ max} + I_{A\ max}}{I_{A\ max}} = \frac{R_A + R_S}{R_S}$$



Hình 6-1

$$\frac{I_{do\ max}}{I_{A\ max}} = 1 + \frac{R_A}{R_S} \quad ; \quad n = \frac{I_{do\ max}}{I_{A\ max}} : \text{hệ số mở rộng thang đo}$$

114

Chương 6. Đo dòng điện và điện áp

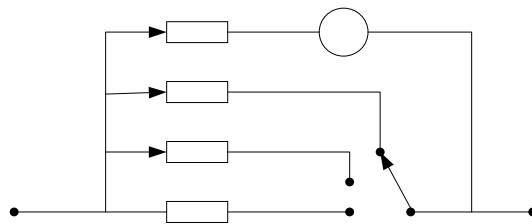
$$R_s = \frac{R_A}{n-1}$$

Thay đổi R_s bằng các giá trị khác nhau \rightarrow các thang đo khác nhau
Ví dụ

• Ampe mét nhiều thang đo

- Thay đổi vị trí CM (B, C, D) \rightarrow đo được các dòng có trị số khác nhau

Chú ý: sử dụng công tắc đóng rồi cắt để dụng cụ không bị mất sơn \rightarrow tránh để dòng qua \bigcirc quá lớn gây hỏng \bigcirc



Hình 6-2

115

Chương 6. Đo dòng điện và điện áp

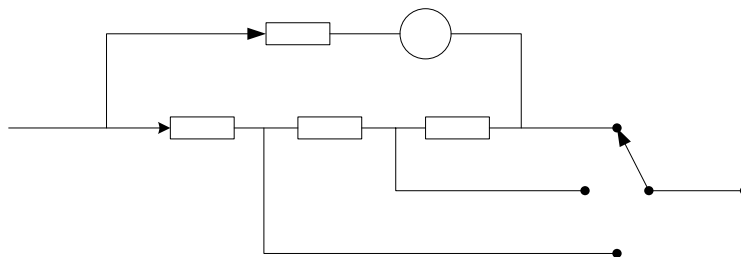
- Sơn Ayrton: bảo vệ cuộn dây của \bigcirc khỏi bị dòng quá lớn khi CM giữa các son

- Phân tích:

CM ở B: $R_A // (R_1 \text{ nt } R_2 \text{ nt } R_3)$

CM ở C: $(R_A \text{ nt } R_3) // (R_1 \text{ nt } R_2)$

CM ở D: $(R_A \text{ nt } R_2 \text{ nt } R_3) // R_1$



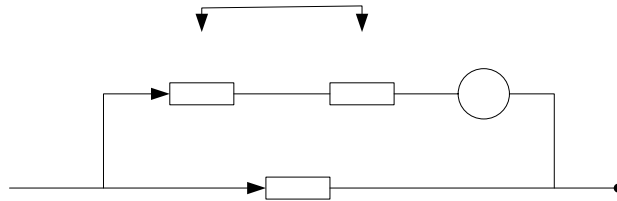
Hình 6-3

116

Chương 6. Đo dòng điện và điện áp

Sai số do nhiệt độ:

- Cuộn dây trong dụng cụ đo TĐNCVC được quấn bằng dây đồng mảnh, và điện trở của nó có thể thay đổi đáng kể theo nhiệt độ
- I chạy qua cuộn dây \rightarrow nung nóng nó $\rightarrow R_{\text{cuộn dây}}$ thay đổi \rightarrow sai số phép đo dòng
- Khắc phục: mắc $R_{\text{bù}}$ bằng Mangan hoặc Constantan với cuộn dây (Mangan hoặc Constantan có hệ số điện trở phụ thuộc t^0 bằng 0)



Hình 6-4

nếu $R_{\text{bù}} = 9 R_{\text{cuộn dây}} \rightarrow R_A = R_{\text{bù}} + R_{\text{cuộn dây}} = 10R_{\text{cuộn dây}}$ thì khi $R_{\text{cuộn dây}}$ thay đổi 1% sẽ khiến cho R_A thay đổi 0,1%

R_S cũng được làm bằng Mangan hoặc Constantan để tránh sự thay đổi điện trở theo t^0

117

Chương 6. Đo dòng điện và điện áp

6.1.2 Đo dòng điện xoay chiều hình sin

Cơ cấu đo điện từ được dùng phổ biến

Để mở rộng giới hạn đo \rightarrow dùng biến áp dòng điện (bộ biến dòng)

Bộ biến dòng biến đổi I cần đo có trị số lớn sang dòng điện có trị số nhỏ mà cơ cấu đo điện từ có thể làm việc được.

Cuộn dây W_1 mắc nt với mạch có dòng điện cần đo

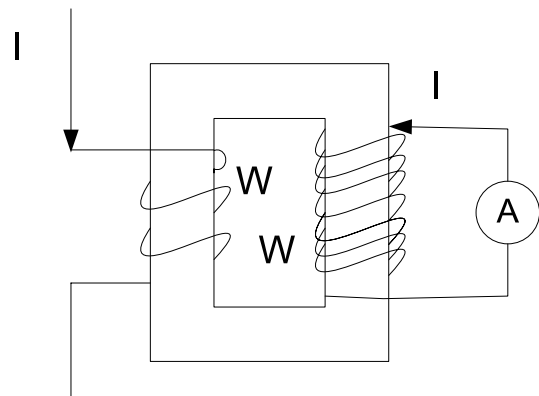
Cuộn dây W_2 mắc với ampe mét điện từ

Số vòng $W_2 >$ số vòng W_1

$$\frac{I_{\text{đo max}}}{I_{A \text{ max}}} = \frac{W_2}{W_1} = n$$

với $n = \frac{W_2}{W_1}$ là hệ số biến dòng

$$I_{\text{đo}} = n \cdot I_A$$



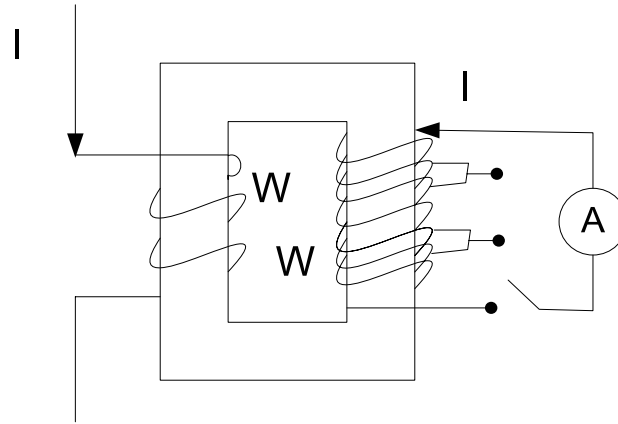
Hình 6-5

118

Chương 6. Đo dòng điện và điện áp

Chú ý: dòng qua cơ cấu đo không được vượt quá $I_{A\max}$

-Để có các thang đo khác nhau → cấu tạo bộ biến dòng với cuộn thứ cấp có nhiều đầu ra.



Hình 6-6

119

Chương 6. Đo dòng điện và điện áp

6.2 Đo điện áp

6.2.1 Đặc điểm & yêu cầu

- Phép đo dễ tiến hành, thực hiện nhanh chóng, độ chính xác cao.
- Khoảng giá trị điện áp cần đo rộng (vài μV -vài trăm KV), trong dải tần số rộng (vài % Hz – hàng nghìn MHz), và dưới nhiều dạng tín hiệu điện áp khác nhau
- Thiết bị đo điện áp phải có $Z_{\text{vào}}$ lớn

* Các trị số điện áp cần đo

- trị số đỉnh (U_m), trị số hiệu dụng (U_{hd}, U), trị số trung bình (U_{tb}, U_0)

$$U = \sqrt{\frac{1}{T} \int_0^T u^2(t) dt}$$

Điện áp có chu kì dạng không sin:

$$U^2 = U_0^2 + U_1^2 + U_2^2 + \dots = \sum_{k=0}^n U_k^2$$

120

Chương 6. Đo dòng điện và điện áp

$$U_0 = \frac{1}{T} \int_0^T |u(t)| dt$$

Quan hệ giữa U_m , U , U_0 :

$$k_b = \frac{U_m}{U}$$

$$k_d = \frac{U}{U_0}$$

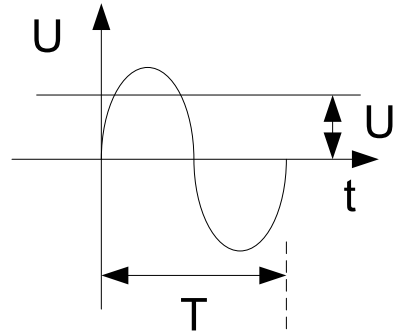
k_b : hệ số biên độ của tín hiệu điện áp; k_d : hệ số dạng của tín hiệu điện áp

VD:

h(6-7a) là điện áp hình sin:

$$U_m = \sqrt{2} \cdot U; \quad U_0 = 0,9U$$

$$\Rightarrow k_b = 1,41; \quad k_d = 1,11$$



Hình 6-7a

121

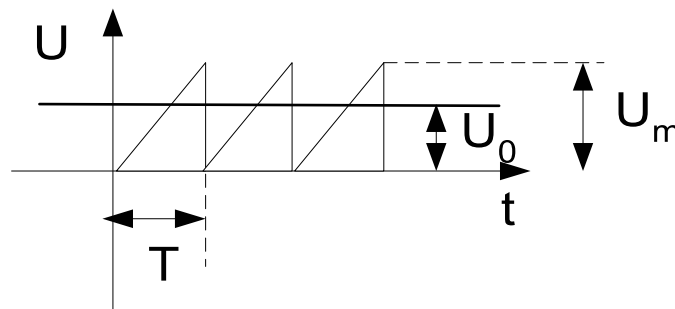
Chương 6. Đo dòng điện và điện áp

h(6-7b) là điện áp xung răng cưa:

$$u(t) = \frac{U_m}{T} t \Rightarrow U = \sqrt{\frac{1}{T} \int_0^T \frac{U_m^2}{T^2} t^2 dt} = \frac{U_m}{\sqrt{3}}$$

$$U_0 = \frac{U_m}{2}$$

$$\Rightarrow k_b = 1,73; \quad k_d = 1,15$$



Hình 6-7b

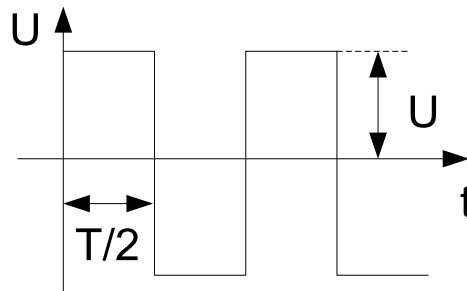
122

Chương 6. Đo dòng điện và điện áp

h(6-7c) là điện áp xung vuông góc:

$$u(t) = \begin{cases} U_m : 0 \leq t \leq \frac{T}{2} \\ -U_m : \frac{T}{2} \leq t \leq T \end{cases}$$

$$U = U_m \text{ và } U_0 = U_m \Rightarrow k_b = k_d = 1$$



Hình 6-7c

123

Chương 6. Đo dòng điện và điện áp

6.2.2 Đo điện áp 1 chiều

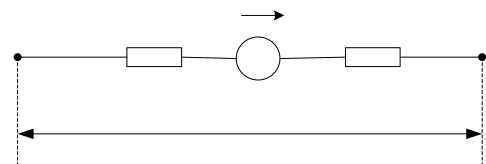
(a) Dùng vôn mét từ điện:

- Dụng cụ đo: Vôn mét từ điện, được mắc // với mạch có điện áp cần đo sao cho cực dương của Vôn mét nối với điểm có điện thế cao và cực âm của Vôn mét nối với điểm có điện thế thấp hơn.
- Yêu cầu: điện trở vào của vôn mét R_V lớn để đảm bảo vôn mét ảnh hưởng rất ít đến đến trị số điện áp cần đo
- Để đo điện áp lớn \rightarrow mắc điện trở phụ vào mạch đo:

$$U_{do\ max} = I_V(R_p + R_V)$$

$$\Rightarrow \frac{U_{do\ max}}{U_{V\ max}} = \frac{R_p + R_V}{R_V}$$

$$\Rightarrow \frac{U_{do\ max}}{U_{V\ max}} = 1 + \frac{R_p}{R_V} = n ; \quad n : \text{hệ số mở rộng thang đo}$$



Hình 6-8

124

Chương 6. Đo dòng điện và điện áp

$$R_p = (n-1)R_V$$

VD

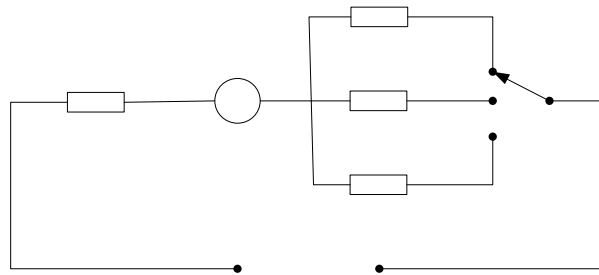
* Vôn mét nhiều thang đo

- Được cấu tạo từ một dụng cụ đo độ lệch, một số điện trở phụ và một công tắc xoay

- 2 mạch vôn kế nhiều khoảng đo thường dùng:

(H6-9a) ở 1 thời điểm chỉ có 1 trong 3 điện trở phụ được mắc nối tiếp với máy đo. Khoảng đo của vôn kế: $U_{đo} = I_V (R_V + R_p)$

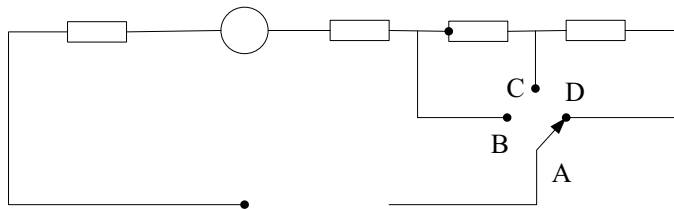
R_p có thể là R_{p1} , R_{p2} , R_{p3}



Hình 6-9a

125

Chương 6. Đo dòng điện và điện áp



Hình 6-9b

(H6-9b) các điện trở phụ được mắc nối tiếp và mỗi chỗ nối được nối với một trong các đầu ra của công tắc

Khoảng đo của vôn kế: $U_{đo} = I_V (R_V + R_p)$

R_p có thể là R_{p1} , $R_{p1}+R_{p2}$, $R_{p1}+R_{p2}+R_{p3}$

VD

* Độ nhạy của vôn mét

-là tỉ số giữa điện trở toàn phần và chỉ số điện áp toàn thang của vôn mét

→ đơn vị: Ω/V , độ nhạy càng lớn thì vôn mét càng chính xác

VD: một vôn mét có: $R_{tp} = R_V + R_p = 1M\Omega$, dụng cụ đo 100V trên toàn thang

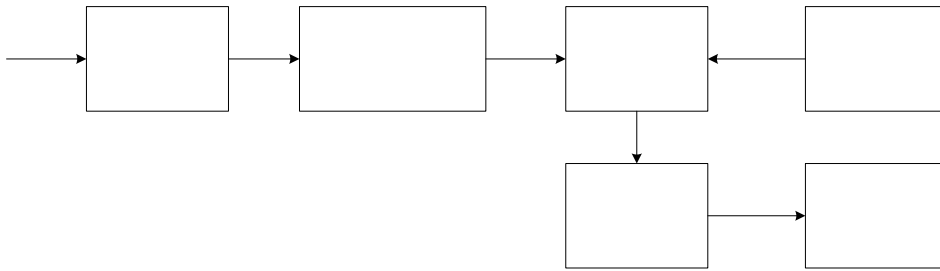
→ độ nhạy của vôn mét: ?

126

Chương 6. Đo dòng điện và điện áp

(b) Dùng vôn mét số

- Sơ đồ khối đơn giản:



Hình 6-10

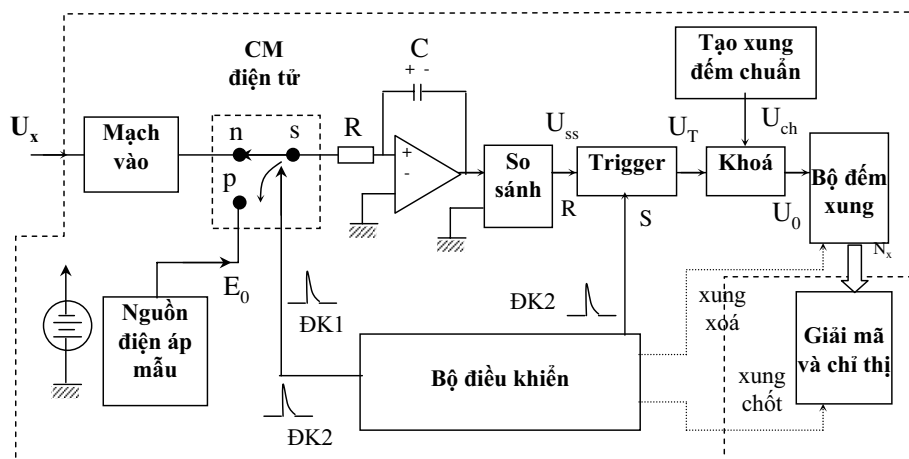
- + T.B.V gồm:
 - * bộ lọc tần thấp để cho $U_{đo}$ không còn thành phần sóng hài
 - * bộ phân áp: thay đổi thang đo
 - * bộ chuyển đổi phân cực điện áp: thay đổi cực tính của $U_{đo}$
- + Bộ biến đổi điện áp - khoảng thời gian: biến đổi trị số $U_{đo}$ ra khoảng thời gian Δt để điều khiển công đóng mở
- + Công: biến đổi khoảng thời gian Δt thành công

127

TDV /

Chương 6. Đo dòng điện và điện áp

- + Bộ tạo xung đếm: tạo ra các xung đếm có tần số nhất định đưa tới Công. Chỉ các xung đếm xuất hiện trong khoảng thời gian Δt ứng với công mở mới thông qua được công tới bộ đếm xung
 - + Bộ đếm xung: đếm các xung trong khoảng thời gian Δt
 - + Thiết bị hiển thị số: chuyển đổi từ số xung đếm được thành chữ số hiển thị
- Sơ đồ khối chi tiết:



Hình 6-11 Sơ đồ khối Vôn mét số thời gian xung

128

Chương 6. Đo dòng điện và điện áp

b/ Nguyên lý làm việc:

- Khi chưa đo, khoá S hở (không ở vị trí nạp hoặc phóng).

- Quá trình biến đổi được thực hiện theo 2 bước tích phân sau:

+ Bước 1: Tại t_1 , bộ điều khiển đưa ra xung điều khiển ĐK1 đưa khoá S về vị trí n, điện áp U_x qua mạch vào \rightarrow qua R nạp cho C $\rightarrow U_C$ tăng.

+ Bước 2: đến thời điểm t_2 , bộ điều khiển đưa ra xung điều khiển ĐK2 đưa S về vị trí p và kết thúc quá trình nạp, C sẽ phóng điện qua nguồn điện áp mẫu (nguồn điện áp không đổi, 1 chiều E_0), U_C giảm đến thời điểm $t_3 \rightarrow U_C = 0$, bộ so sánh đưa ra xung so sánh U_{SS} .

Xung ĐK2 và xung U_{SS} sẽ được đưa vào đầu vào thiết lập (S) và xoá (R) của Trigger \rightarrow đầu ra của Trigger là xung vuông có độ rộng T_x , xung này sẽ điều khiển đóng mở khoá để cho phép xung đếm chuẩn qua khoá \rightarrow kích thích cho bộ đếm xung.

Giả sử trong thời gian T_x có N_x xung qua khoá, số xung N_x được đưa qua mạch giải mã và chỉ thị để biểu thị kết quả U_{DC} cần đo.

129

Chương 6. Đo dòng điện và điện áp

* Xác định $U_x = f(N_x)$:

- Quá trình C nạp:

$$U_n = U_c(t_1) + \frac{1}{RC} \int_{t_1}^{t_2} K_v \cdot U_x \cdot dt$$

K_v : hệ số truyền đạt của mạch vào.

Giả sử trong thời gian biến đổi, $U_x = \text{const}$:

$$U_n = 0 + \frac{1}{RC} \cdot K_v \cdot U_x (t_2 - t_1) = \frac{K_v \cdot U_x \cdot T_1}{RC}$$

với $T_1 = t_2 - t_1$

- Quá trình C phóng:

$$U_c(t_3) = U_c(t_2) - \frac{1}{RC} \int_{t_2}^{t_3} E_0 \cdot dt$$

$$= U_n - \frac{1}{RC} \cdot E_0 (t_3 - t_2)$$

$$U_c(t_3) = \frac{K_v \cdot U_x \cdot T_1}{RC} - \frac{1}{RC} \cdot E_0 \cdot T_x$$

với $T_x = t_3 - t_2$

130

Chương 6. Đo dòng điện và điện áp

$$U_c(t_3) = 0 \rightarrow T_x = \frac{K_v \cdot U_x \cdot T_1}{E_0} = N_x \cdot T_{ch}$$

T_{ch} : chu kỳ của xung đếm chuẩn.

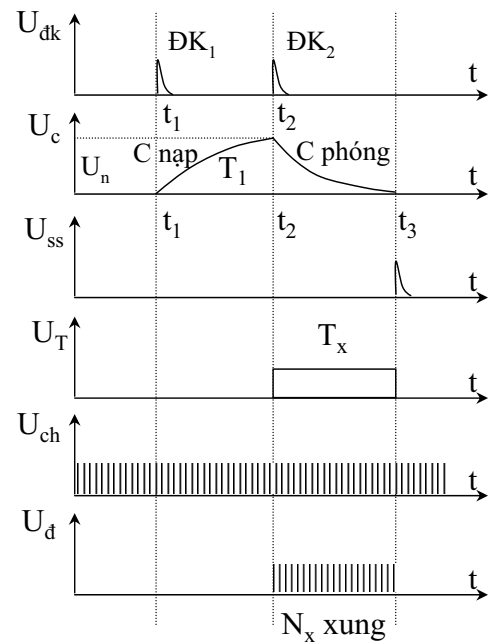
$$\rightarrow U_x = \frac{T_{ch} \cdot E_0}{K_v \cdot T_1} \cdot N_x = S_0 \cdot N_x$$

$$\rightarrow S_0 = \frac{T_{ch} \cdot E_0}{K_v \cdot T_1} = const$$

(thường chọn $S_0 = 10^k$ với $k=0, \pm 1, \dots$)

$$\rightarrow U_x = 10^k \cdot N_x$$

c/ *Giản đồ thời gian: hình 6-12*



Hình 6-12

131

Chương 6. Đo dòng điện và điện áp

d/ *Đánh giá sai số:*

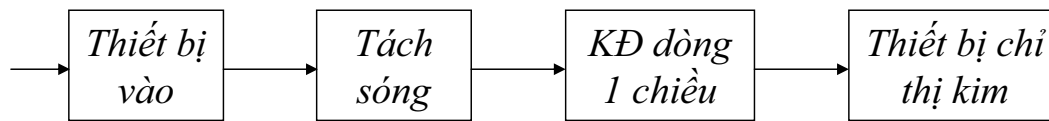
- Sai số T_{ch} , K_v , E_0 , T_1 .
- Sai số lượng tử (do xấp xỉ T_x với N_x).
- Sai số do độ trễ của các Trigger.
- Sai số do nhiễu tác động từ đầu vào. Tuy nhiên, với phương pháp tích phân 2 lần, có thể loại trừ hoàn toàn nhiễu chu kỳ nếu chọn $T_1 = n \cdot T_{nh}$ với T_{nh} là chu kỳ độ nhiễu.

132

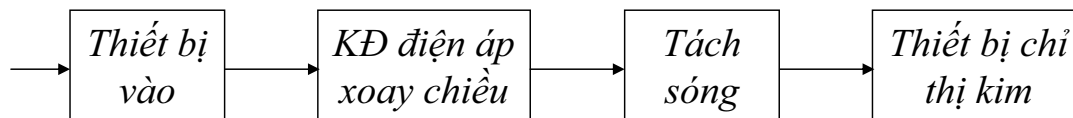
Chương 6. Đo dòng điện và điện áp

6.2.3 Đo điện áp xoay chiều

Sơ đồ khối của vôn mét đo điện áp xoay chiều có trị số lớn



Sơ đồ khối của vôn mét đo điện áp xoay chiều có trị số nhỏ



Thiết bị vào: gồm các phần tử để biến đổi điện áp đo ở đầu vào như bộ phân áp, mạch tăng trở kháng vào... với mục đích là ghép $U_{đo}$ một cách thích hợp với mạch đo là vôn mét.

Bộ tách sóng: biến đổi điện áp xoay chiều thành dòng điện hay điện áp 1 chiều.

133

Chương 6. Đo dòng điện và điện áp

Các loại mạch tách sóng:

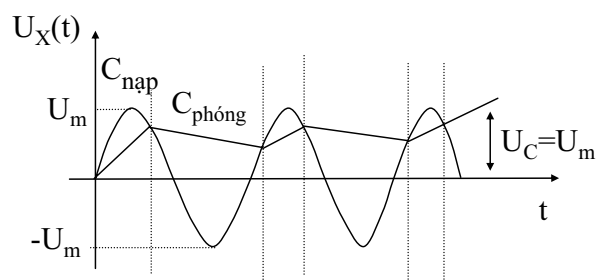
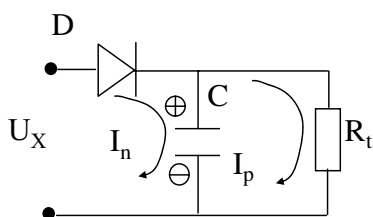
a) Tách sóng đỉnh (biên độ)

- Là tách sóng mà U_{ra} trực tiếp tương ứng với trị số biên độ của $U_{vào}$. Phần tử để giữ lại trị số biên độ của $U_{đo}$ là tụ điện. Tụ điện được nạp tới giá trị đỉnh của $U_{đo}$ thông qua phần tử tách sóng.

- Mạch có thể dùng diode hoặc Transistor. Ở đây ta dùng mạch tách sóng đỉnh dùng diode.

+mạch tách sóng đỉnh có đầu vào mở:

$$U_x(t) = U_m \sin \omega t$$



Hình 6-13

134

Chương 6. Đo dòng điện và điện áp

Nguyên lý làm việc:

- Trong nửa chu kỳ (+) đầu tiên, D thông, C được nạp điện nhanh qua trở $R_{D\text{ thông}}$ với hằng số nạp $\tau_n = R_{D\text{ thông}} \cdot C$ và U_C tăng đến khi $U_C \geq U_x(t)$. Lúc này D tắt và tụ C sẽ phóng điện qua R_t với hằng số phóng $\tau_p = R_t \cdot C$
- Khi U_C giảm đến khi $U_C < U_x(t)$ thì tụ lại được nạp.
- Nếu chọn $\tau_n \ll \tau_p$ thì sau vài chu kỳ U_C có giá trị không đổi và xấp xỉ U_m

Nhận xét: - dải tần rộng

- nếu điện áp đo có cả thành phần 1 chiều thì điện áp đồng hồ đo được $U_{Rt} = U_0 + U_m$

135

Chương 6. Đo dòng điện và điện áp

+ Mạch tách sóng đỉnh có đầu vào đóng

$$U_x(t) = U_0 + U_m \sin \omega t$$

Nguyên lý làm việc:

Cho điện áp vào hình sin, trong 1/2 nửa chu kỳ (+) đầu tiên D thông, C được nạp điện với hằng số nạp $\tau_n = R_{D\text{ thông}} \cdot C$ và U_C tăng đến khi $U_C > U_x(t)$. Lúc này D tắt và tụ C sẽ phóng điện qua R_t với hằng số phóng $\tau_p = R_t \cdot C$; và U_C giảm đến khi $U_C < U_x(t)$ tụ lại được nạp.

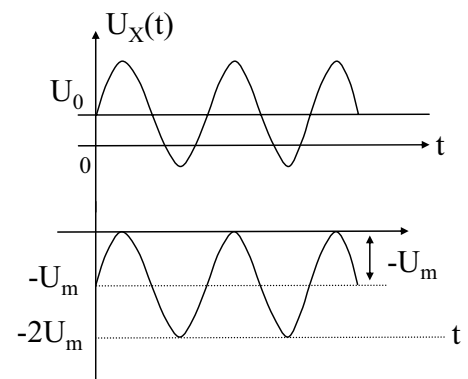
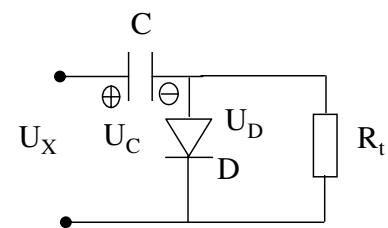
Nếu chọn $\tau_n \ll \tau_p$: $C \cdot R_{D\text{ th}} \ll R_t C$
 $R_{D\text{ th}} \ll R_t$

Thì sau 1 số chu kỳ t/hiệu tụ C sẽ được nạp $U_C \cong U_0 + U_m$.

$$U_{Rt} = U_{x\approx} - U_C = U_0 + U_m \sin \omega t - (U_0 + U_m) = U_m (\sin \omega t - 1)$$

$$\omega t = \frac{3\pi}{2} + 2k\pi, k=1,2,\dots \Rightarrow U_{Rt} = -2U_m$$

$$\omega t = \frac{\pi}{2} + 2k\pi, k=1,2,\dots \Rightarrow U_{Rt} = 0$$



Hình 6-14

136

Chương 6. Đo dòng điện và điện áp

b) Mạch tách sóng trung bình:

Có nhiệm vụ biến đổi điện áp xoay chiều thành điện áp 1 chiều có giá trị trung bình tỷ lệ với trị số điện áp trung bình của điện áp vào.

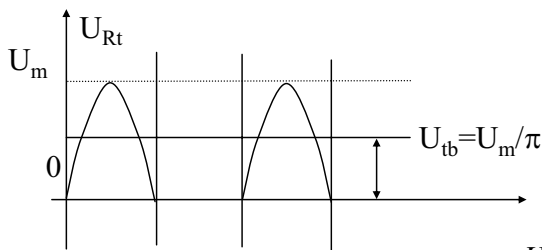
Thường dùng các mạch chỉnh lưu cả chu kỳ hoặc nửa chu kỳ.

+ Mạch chỉnh lưu nửa chu kỳ:

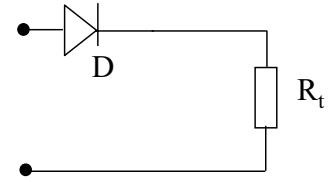
D_1 là chỉnh lưu nửa chu kỳ. D_2 là ngăn không để điện áp ngược quá lớn đánh thủng D_1 đặt lên Vôn kế và làm cho điện trở trong mạch tách sóng đồng đều trong cả chu kỳ.

Chọn $R_t \gg R_{D1th}$ thuận

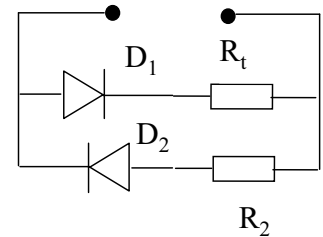
$$R_t + R_{D1th} = R_2 + R_{D2th}$$



Hình 6-15



Kiểu mắc 1 diode

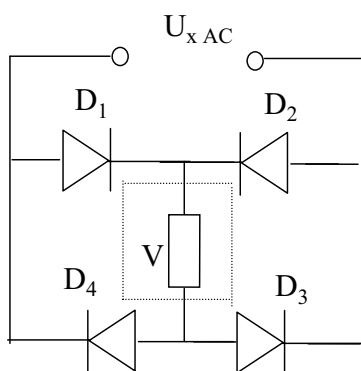


Kiểu mắc 2 diode //

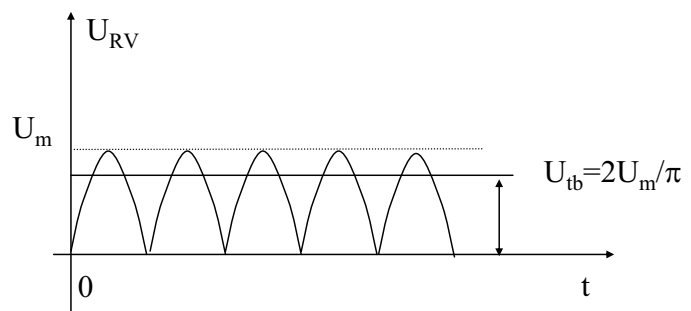
137

Chương 6. Đo dòng điện và điện áp

+Chỉnh lưu cả chu kỳ:

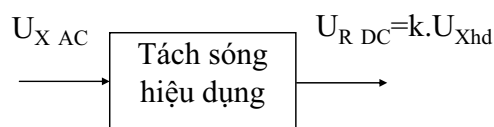


Hình 6-16



c) Mạch tách sóng hiệu dụng

Nhiệm vụ: Biến đổi điện áp xoay chiều thành 1 chiều có giá trị tỷ lệ với giá trị hiệu dụng của điện áp xoay chiều.



138

Chương 6. Đo dòng điện và điện áp

Để tách sóng hiệu dụng cần phải những bước sau:

+Bình phương điện áp: dùng mạch bình phương điện áp hoặc dùng mạch có đặc tuyến Vôn-Ampe bậc 2 ($i=S_0U_X^2$)

+Lấy tích phân, và dùng các mạch khai căn hoặc dùng phương pháp khắc độ thang đo.

$$U_{hd} = \sqrt{\frac{1}{T} \int_{t_0}^{t_0+T} U_X^2(t) dt}$$

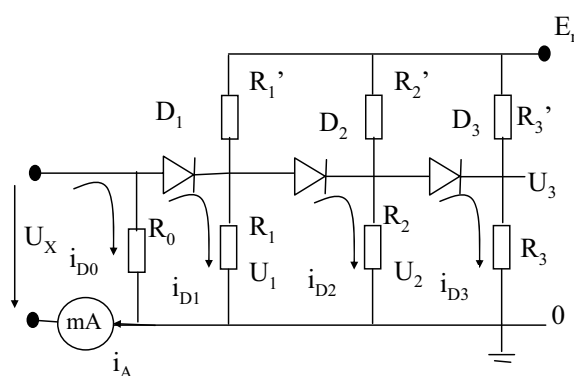
Ta xét mạch tách sóng hiệu dụng dùng các mạch có đặc tuyến Vôn-Ampe bậc 2: Để tăng khả năng đo điện áp hiệu dụng \rightarrow xây dựng các mạch có đặc tuyến Vôn-Ampe bậc 2 bằng cách xấp xỉ đặc tuyến thành những đoạn tuyến tính liên tiếp nhau.

Giả sử xây dựng mạch có đặc tuyến xấp xỉ thành 4 đoạn như hình vẽ ($0 \div U_1$), ($U_1 \div U_2$), ($U_2 \div U_3$), ($U_3 \div \infty$).

139

Chương 6. Đo dòng điện và điện áp

4 đoạn tương ứng với các khâu diode mắc liên tiếp với nhau như sơ đồ:



Hình 6-17

-Diode D_i được phân cực bởi cặp điện trở R_i và R_i' để điểm làm việc của chúng là U_i ($i=1, 2, 3$)

-Tính toán mạch như sau:

Giả sử cần xấp xỉ đặc tuyến: $i=S_0U^2$

140

Chương 6. Đo dòng điện và điện áp

⊕Voi $0 < U_x \leq U_1 : D_1, D_2, D_3$ tat

$$\left. \begin{aligned} i_A = i_{D0} = \frac{U_x}{R_0} \\ U_x = U_1 \rightarrow i_A = i_1 = S_0 U_1^2 = \frac{U_x}{R_0} \end{aligned} \right\} \rightarrow R_0 = ?$$

⊕Voi $U_1 < U_x \leq U_2 : D_1$ thong, D_2, D_3 tat

$$\left. \begin{aligned} i_A = i_{D0} + i_{D1} = U_x \left(\frac{1}{R_0} + \frac{1}{R_1} \right) \\ U_x = U_2 \rightarrow i_A = i_2 = S_0 U_2^2 \end{aligned} \right\} \rightarrow R_1 = ?$$

⊕Tuong tu voi $U_2 < U_x \leq U_3 : D_1, D_2$ thong, D_3 tat

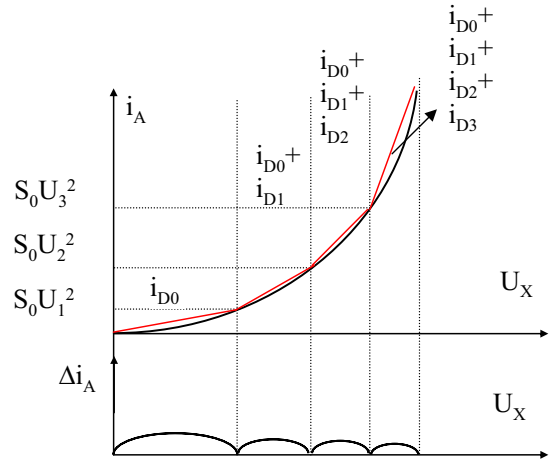
$$i_A = i_{D0} + i_{D1} + i_{D2} \rightarrow R_2 = ?$$

⊕voi $U_3 < U_x : D_1, D_2, D_3$ thong

$$\begin{aligned} i_A &= i_{D0} + i_{D1} + i_{D2} + i_{D3} \\ &= U_x \left(\frac{1}{R_0} + \frac{1}{R_1} + \frac{1}{R_2} + \frac{1}{R_3} \right) \rightarrow R_3 = ? \end{aligned}$$

$$U_i = \frac{E_n \cdot R_i}{R_i + R_i'}$$

Biet $R_i \rightarrow$ Tinh duoc R_i'



Hình 6-18

Chương 7. Đo công suất

7.1 Khái niệm

Công suất: năng lượng điện từ trường tiêu thụ trên tải trong một đơn vị thời gian.

Mạch điện một chiều: $P = U.I$

Mạch điện xoay chiều: $p = u.i$

Mạch điện có dạng điều hoà:

$$P = \frac{1}{T} \int_0^T p dt = U.I \cdot \cos \varphi \quad ; \quad \text{CS thực hiện}$$

CS phản kháng: $Q = U.I \sin \varphi$

$$\cos \varphi = \frac{R}{Z} \quad ; \quad Z = \sqrt{R^2 + X^2}$$

Mạch điện hoạt động ở chế độ xung \rightarrow CS xung (P_{xung}): là trị số CS trung bình trong khoảng t/g có xung (τ)

$$P_{xung} = \frac{1}{\tau} \int_0^T u i dt \quad ; \quad P_{tb} = \frac{1}{T} \int_0^T u i dt \quad \Rightarrow P_{tb} = P_{xung} \frac{\tau}{T}$$

Chương 7. Đo công suất

- Lượng trình đo CS: $10^{-6} \text{ W} \div 10^7 \text{ W}$
- Đơn vị đo CS: oát (W)
- Đơn vị đo CS tương đối: dBW, dBmW: dùng để so sánh các mức CS ở các vị trí khác nhau.

$$\alpha = 10 \lg \frac{P}{P_1} \quad \alpha : \text{CS tương đối}; P: \text{trị số CS W(mW) tại một vị trí nào đó}; P_1: \text{trị số CS ban đầu (1W hoặc 1mW)}$$

7.2 Các phương pháp đo công suất

Đặc điểm đo CS ở tần số cao:

- Biến đổi CS về đại lượng trung gian rồi đo đại lượng đó
- Sai số của phép đo phụ thuộc vào sự phối hợp trở kháng giữa nguồn phát và phụ tải, phụ thuộc vào tần số và các tác động của môi trường.

Các phương pháp đo CS ở tần số cao:

- Đo CS dùng chuyển đổi Hall (dùng cho cả t/số thấp và t/số cao)
- Đo CS bằng cách đo điện áp trên tải thuần trở
- Đo CS bằng điện trở nhiệt

143

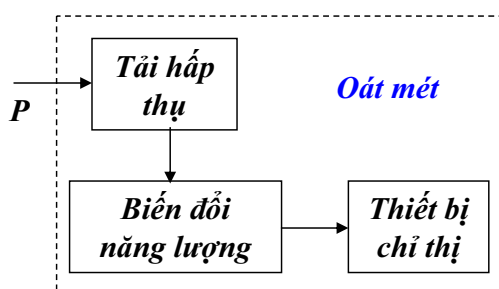
Chương 7. Đo công suất

Đo CS ở tần số thấp: dùng phương pháp nhân

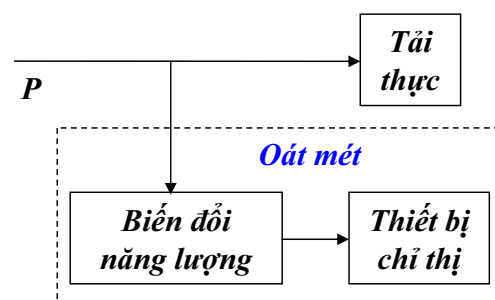
Phương tiện đo công suất: oát mét, gồm oát mét đo CS hấp thụ và oát mét đo CS truyền thông.

- Oát mét đo CS hấp thụ: là phương tiện đo CS tiêu tán trên tải phối hợp của chính phương tiện đo đó (hình 7-1). Nó hấp thụ toàn bộ CS của nguồn phát khi nguồn phát đó không mắc tải ngoài

- Oát mét đo CS truyền thông: là phương tiện đo CS truyền theo đường truyền tới tải (hình 7-2). Nó chỉ hấp thụ một phần năng lượng của nguồn phát còn phần lớn năng lượng truyền tới tải riêng của nó.



Hình 7-1



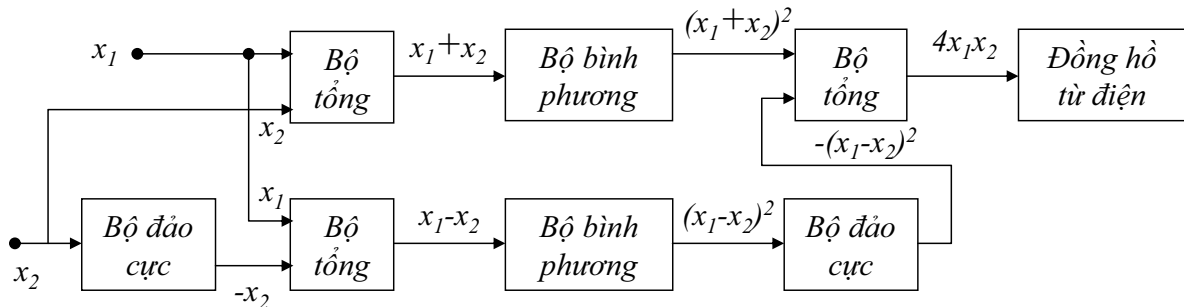
Hình 7-2

144

Chương 7. Đo công suất

7.2.1. Phương pháp nhân:

- Khi dòng điện là điều hoà thì CS tác dụng cần đo trên tải: $P = UI \cos \varphi$
- Đo CS trên tải có thể thực hiện trực tiếp bằng cách dùng 1 thiết bị nhân để nhân điện áp và dòng điện trên tải.
- Sơ đồ khối:



Hình 7-3

$$x_1 x_2 = \frac{1}{4} \left[(x_1 + x_2)^2 - (x_1 - x_2)^2 \right]$$

$$x_1 = U \sin \omega t, x_2 = I \sin(\omega t - \varphi)$$

145

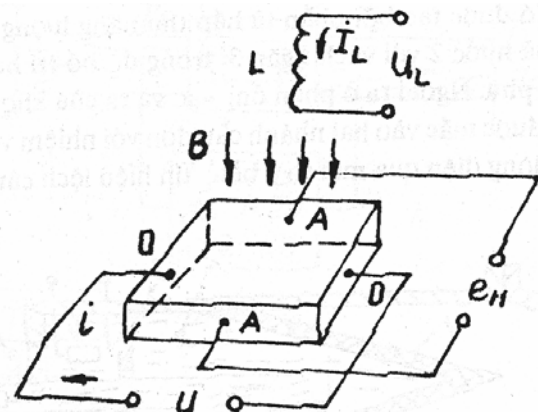
Chương 7. Đo công suất

$$\begin{aligned} 4x_1 x_2 &= 4UI \sin(\omega t) \sin(\omega t - \varphi) \\ &= 2UI \cos \varphi - 2UI \cos(2\omega t - \varphi) \end{aligned}$$

- Điện áp được đo bằng một đồng hồ từ điện mắc song song với 1 tụ điện. Chỉ số của đồng hồ là thành phần 1 chiều: $2UI \cos \varphi$, là CS cần đo trên tải.
- Phần tử có đặc tuyến bậc 2: lấy phần đầu của đặc tuyến V-A của điốt hoặc transistor. (yêu cầu đèn phải có đặc tuyến đồng nhất).
- Sai số: $\pm (5-10)\%$

7.2.2. Đo CS dùng chuyển đổi Hall:

- Chuyển đổi Hall được cấu tạo bằng bản mỏng chất bán dẫn đơn tinh thể (Si hoặc Ge) với 2 cặp cực đặt vuông góc với nhau và nằm trên các thành hẹp của bản tinh thể (Hình 7-4).



Hình 7-4

146

Chương 7. Đo công suất

-cặp cực dòng D được cấp I một chiều hoặc xoay chiều, cặp cực áp A cho ra điện áp tỉ lệ với tích của I và từ cảm tác động vuông góc lên bề mặt của tinh thể.

-Sức điện động Hall:

$$e_H = K_H \cdot B \cdot i \quad (*)$$

K_H : hệ số chuyển đổi, phụ thuộc vào vật liệu, kích thước, hình dạng của tấm bán dẫn và nhiệt độ môi trường.

-Nếu $B \sim U_t$; $i \sim I_t \Rightarrow e_H = K_H \cdot K_I \cdot U_t \cdot I_t$ K_I : hệ số tỉ lệ

Ở mạch điện 1 chiều, sức điện động Hall :

$$e_H = K_H \cdot K_I \cdot P_t$$

Ở mạch điện xoay chiều hình sin, sức điện động Hall:

$$\begin{aligned} e_H &= K_H \cdot K_I \cdot U_m \cdot I_m \cdot \sin(\omega t) \cdot \sin(\omega t - \varphi) \\ &= K_H \cdot K_I \cdot U \cdot I \cdot \cos \varphi - K_H \cdot K_I \cdot U \cdot I \cdot \cos(2\omega t - \varphi) \end{aligned}$$

Nếu mắc vào 2 cực áp 1 dụng cụ từ điện thì chỉ số của dụng cụ đó tỉ lệ với P_{tb} trong mạch dòng xoay chiều \rightarrow thang đo của dụng cụ có thể được khắc độ trực tiếp theo đơn vị CS.

147

Chương 7. Đo công suất

Từ (*) \Rightarrow muốn e_H tăng thì hoặc i tăng, hoặc B tăng; thường tăng B vì i tăng \rightarrow tăng nhiệt độ của bán dẫn (ít dùng)

Để tăng B cần định hướng và gắn chuyển đổi Hall ở vị trí thích hợp trong ống sóng và cấp dòng trực, hoặc sử dụng môi trường có độ từ thẩm cao.

Ưu điểm:

- Không có sai số do mất phối hợp trở kháng.
- Quán tính nhỏ
- Dải tần rộng
- Cấu trúc đơn giản

Nhược điểm:

- e_H phụ thuộc mạnh vào nhiệt độ

148

Chương 7. Đo công suất

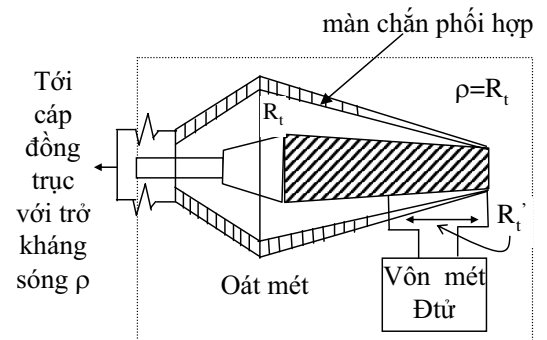
7.2.3 Đo CS bằng pp đo điện áp trên tải thuần trở:

- Phương pháp đo công suất bằng cách đo điện áp trên tải thuần trở là cơ sở để chế tạo oát-mét đo công suất hấp thụ của nguồn phát với 1 tải mẫu thuần trở. Tải mẫu là 1 điện trở bề mặt hoặc dạng khối có cấu trúc đặc biệt.

Cấu tạo: phần điện trở có dạng hình trụ lõi bằng gốm, trên phủ lớp than chì đặc biệt; màn chắn phối hợp nằm dọc theo chiều dài của phần điện trở, có đường kính biến thiên theo hàm mũ.

Với kết cấu như vậy sóng điện từ lan truyền từ nguồn phát tới không bị méo, tải là thuần trở phối hợp trở kháng tốt với nguồn phát.

Để phối hợp trở kháng, điện trở bề mặt toàn phần R_t theo dòng 1 chiều phải bằng trở kháng sóng ρ của cáp đồng trục với mục đích



Hình 7-5

149

Chương 7. Đo công suất

để giảm việc mất phối hợp trở kháng khi mạch vào của Vôn mét mắc song song với tải.

Để mở rộng phạm vi đo công suất, Vôn –mét chỉ đo một phần điện áp trên tải. Để mở rộng dải tần ta thường dùng Vôn-mét điện tử loại tách sóng biên độ có đầu vào mở.

Khi có phối hợp trở kháng công suất tiêu thụ trên tải được xác định thông qua giá trị biên độ U_m và giá trị hiệu dụng U của điện áp rơi trên tải R_t

$$P = \frac{U^2}{R_t} = \frac{U_m^2}{2R_t}$$

Công suất trên tải R_t thông qua giá trị điện áp U_m mà vôn mét đo được bằng:

$$P = \frac{R_t}{2R_t^2} U_m^2$$

- Vôn mét được khắc độ thang đo theo đơn vị công suất.

Sai số: sai số do lệch phối hợp trở kháng; sai số của R_t ; sai số của Vôn mét.

Sai số tổng $\leq 20\%$ công suất đo.

Oát mét loại này đo được CS đến hàng chục nghìn W ở dải tần đến vài GHz

150

Chương 7. Đo công suất

7.2.4 Đo công suất dùng điện trở nhiệt

Oát mét dùng điện trở nhiệt được xây dựng trên cơ sở mạch cầu điện trở, ở 1 trong những nhánh của chúng mắc điện trở nhiệt. Thường dùng để đo CS nhỏ từ hàng chục mW (t/số hàng chục GHz).

a/ Cấu tạo của điện trở nhiệt:

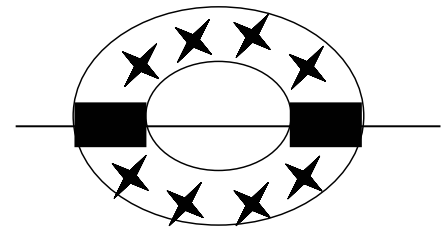
* Cấu tạo của Bôlômét: là 1 sợi dây điện trở rất mảnh làm bằng bạch kim hay vonfram, được đặt trong bình thủy tinh (hình 7-6).

+ Trong bình có chứa khí trơ hay có độ chân không cao để giảm sự truyền nhiệt ra môi trường và tăng tốc độ đốt nóng dây điện trở.

+ Chiều dài của sợi dây điện trở phải thỏa mãn đk:

$$l < \frac{\lambda_{\min}}{8}, \text{ để sự phân bố dẫn điện trên sợi dây}$$

được đồng đều; λ_{\min} : độ dài cực tiểu của bước sóng điện từ của nguồn công suất cần đo.



Hình 7-6

151

Chương 7. Đo công suất

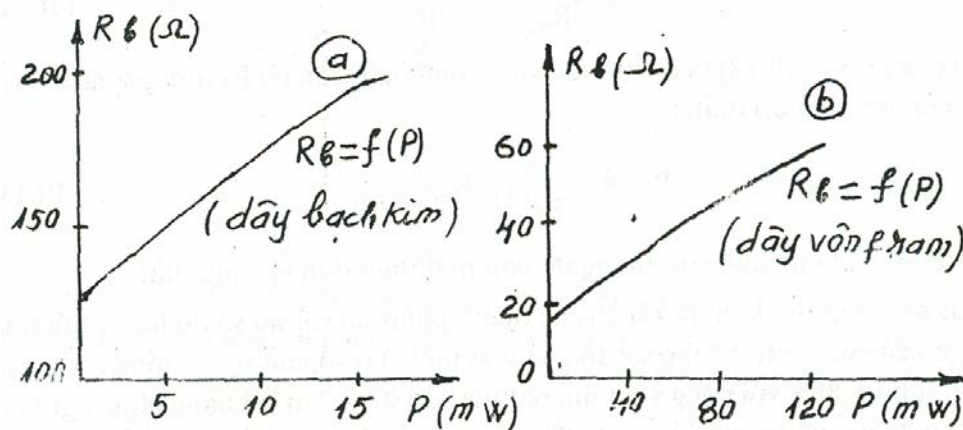
+ Quan hệ giữa điện trở của Bôlômét và công suất cần đo (hình 7-7):

$$R_b = R_0 + aP^b$$

R_0 : điện trở của Bôlômét khi $P = 0$;

a, b : hệ số tỉ lệ, phụ thuộc kích thước, vật liệu của bôlômét

+ Dải điện trở của bôlômét: hàng chục đến vài trăm ôm với độ nhạy $(3 \div 12) \Omega/\text{mW}$



Hình 7-7

152

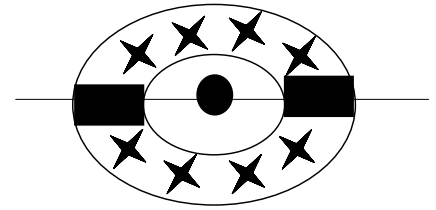
Chương 7. Đo công suất

* Cấu tạo của Tesmitor: là điện trở cân bằng bán dẫn có hệ số nhiệt âm .

+ Hai dây bạch kim hoặc iridian có đường kính (20 ÷ 30) μm nối với nhau tại hạt cầu làm bằng bán dẫn, tất cả được đặt trong bình thủy tinh.

+ Điện trở của Tesmitor khoảng (100 ÷ 3000) Ω .

+ Quan hệ giữa điện trở của Tesmitor và công suất cần đo (hình 7-9)

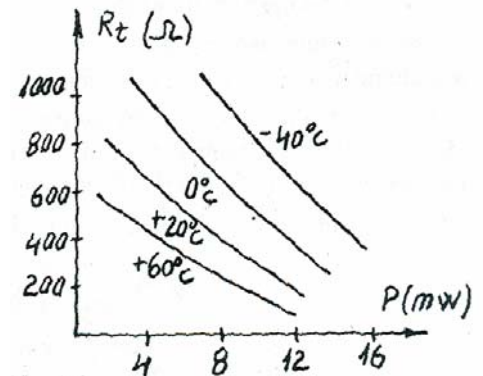


Hình 7-8

* So sánh giữa bôlômét và tesmitor:

+ Bôlômét có ưu điểm là dễ chế tạo, đặc tính ít phụ thuộc nhiệt độ môi trường; nhược điểm: dễ bị quá tải, kích thước lớn nên hạn chế sử dụng ở đoạn sóng cm, $Z_{\text{vào}}$ nhỏ nên khó thực hiện phối hợp trở kháng với đường truyền.

+ Tesmitor có ưu điểm là độ nhạy cao, ít bị quá tải, trị số R lớn, trị số L,C bản thân nhỏ, kích thước nhỏ, độ bền cao; nhược điểm: khó chế tạo, đặc tính phụ thuộc t_0 môi trường.



Hình 7-9

153

Chương 7. Đo công suất

b/Oátmét dùng điện trở nhiệt

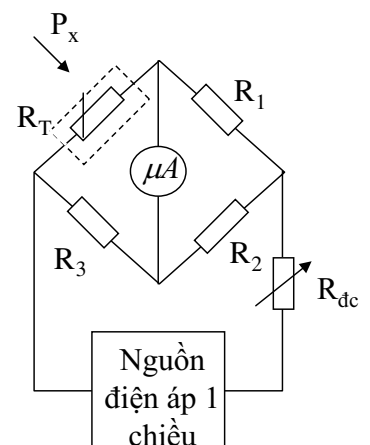
* Oátmét xây dựng trên mạch cầu đơn không cân bằng:

+ Oátmét được nuôi bằng nguồn điện áp 1 chiều với chiết áp $R_{\text{đc}}$ dùng để điều chỉnh dòng qua các nhánh cầu, với (μA) chỉ dòng mất cân bằng trong nhánh chỉ thị.

+ Ở 1 nhánh cầu ta mắc điện trở nhiệt, trước khi đo cần thay đổi điện trở Tesmitor bằng nhiệt năng của dòng điện qua chuyển đổi (đ/chỉnh chiết áp $R_{\text{đc}}$) để cầu cân bằng. Lúc này MicroAmpemet chỉ "0".

+ Khi có nguồn công suất cao tần tác động lên R_T làm cho nó giảm đtrở \rightarrow mất cân bằng cầu \rightarrow xuất hiện dòng điện qua (μA) với thang đo khắc độ trực tiếp theo công suất.

+ Sai số: khoảng 10%, phụ thuộc chủ yếu vào sự thay đổi nhiệt độ môi trường, sự không phối hợp trở kháng của Oátmét với đường truyền và sai số của thiết bị chỉ thị.



Hình 7-10

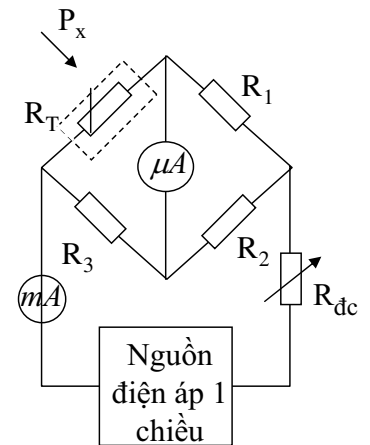
154

Chương 7. Đo công suất

* Oátmét xây dựng trên mạch cầu đơn cân bằng:

- + (μA) chỉ thị cân bằng cầu, (mA) cho biết trị số của công suất. R_T mắc vào 1 nhánh cầu, chọn $R_1=R_2=R_3=R_T|_{P_x=0} = R$.
- + Khi chưa có nguồn CS t/động lên R_T , tương tự như TH trên ta điều chỉnh dòng điện trong mạch để thay đổi R_T và thiết lập cân bằng cầu. Ở thời điểm cầu cân bằng, (μA) chỉ "0", còn (mA) chỉ dòng điện I_0 .
- + Khi có nguồn CS t/động lên R_T làm cho $R_T \downarrow$, cầu mất cân bằng. Để cầu cân bằng ta phải tăng đ/trở bằng cách \downarrow dòng điện trong mạch. Ở thời điểm cân bằng (mA) chỉ I'_0 .
- + Qua hai bước đ/chỉnh cân bằng cầu, R_T của Tesmitor không đổi nên CS tiêu thụ trên Tesmitor trong 2 bước như nhau do đó:

$$P_t = \frac{I_0^2 R_T}{4} = \frac{I_0'^2 R_T}{4} + P_x \Rightarrow P_x = \frac{R_T}{4} (I_0^2 - I_0'^2)$$



Hình 7-11

155

Chương 7. Đo công suất

- + *ưu điểm:* đảm bảo được sự phối hợp trở kháng vì R_T của Tesmitor không thay đổi dưới tác động của công suất P_x ở các thời điểm cân bằng cầu. Tuy nhiên thang đo của (mA) không khắc độ trực tiếp theo công suất vì dòng I_0 luôn thay đổi theo nhiệt độ môi trường khi $P_x = 0$.

156

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

8.1 Phân tích phổ của tín hiệu

-Có thể dùng MHS để quan sát và nghiên cứu phổ của tín hiệu. Dao động đồ có được là theo quan hệ phụ thuộc giữa biên độ các thành phần sóng hài của tín hiệu theo tần số.

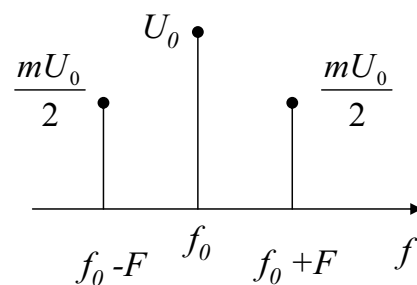
-Khi đó trục X của MHS là trục thang độ tần số, còn trục Y là trục thang độ biên độ.

-Để vẽ đồ thị phổ biên độ-tần số của dao động tín hiệu, để đo tần số và tỉ số biên độ các phân lượng riêng biệt của phổ → dùng máy phân tích phổ

-Dựa vào các đồ thị phổ ta có thể phân tích đặc tính và đo lường được các thông số của tín hiệu

VD:

+ đo được hệ số điều chế biên độ thông qua đồ thị phổ của dao động điều biên



Hình 8-1: Phổ của dao động điều biên

157

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

* Nguyên lý của thiết bị phân tích phổ: dựa trên cơ sở dùng hiện tượng cộng hưởng để chọn lọc tần số.

+ Đối với các mạch cộng hưởng có dải thông tần hẹp (hệ số phẩm chất Q cao) thì biên độ của dao động cưỡng bức sẽ là cực đại nếu tần số tác động trùng hợp với tần số bản thân (tần số cộng hưởng) của mạch cộng hưởng và biên độ đó là rất nhỏ khi có lệch cộng hưởng.

+ Do đó, mạch cộng hưởng có tác dụng như một bộ lọc, bộ lọc này có khả năng tách riêng được các phân lượng sóng hài khác của tín hiệu với phân lượng sóng hài có tần số trùng với tần số bản thân của mạch (tần số cộng hưởng).

* Máy phân tích phổ có 2 loại:

- + Loại phân tích song song
- + Loại phân tích nối tiếp

8.1.1 Máy phân tích phổ theo phương pháp p/tích song song

Giả sử có một hệ thống bộ lọc dải hẹp được sắp xếp liên tiếp kề sát nhau theo thang tần số trong dải tần từ $f_{\min} \div f_{\max}$. Mỗi đường cong cộng hưởng của bộ lọc được biểu thị đơn giản bằng một hình CN, dải thông tần của bộ lọc là Δf (hình 8-2.a). Trong dải tần của thiết bị phân tích có n bộ lọc.

158

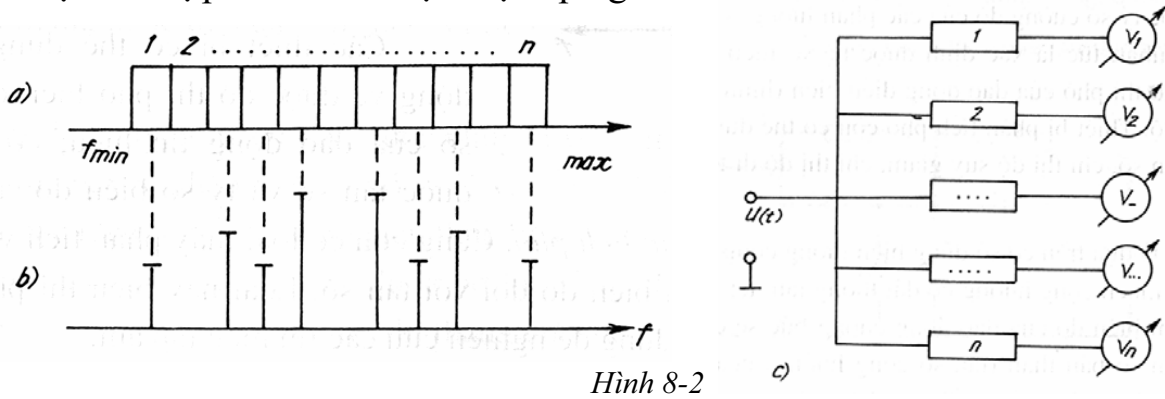
Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

$$n = \frac{f_{\max} - f_{\min}}{\Delta f}$$

-Nếu tín hiệu được phân tích có phổ nằm trong dải tần số công tác của bộ lọc trên (hình 8-2.b) thì khi có tín hiệu vào, mỗi bộ lọc sẽ được tác động đối với riêng từng thành phần phổ mà tần số của thành phần phổ này tương ứng với tần số của bản thân bộ lọc.

-Điện áp ở đầu ra của mỗi bộ lọc sẽ tỷ lệ với biên độ của thành phần phổ tương ứng. Các điện áp này được đo bởi các Vôn mét (hình 8-2.c)

-Trị số chỉ thị của các vôn mét và tần số cộng hưởng của mỗi bộ lọc \Rightarrow cấu tạo được đồ thị phổ của tín hiệu điện áp nghiên cứu.



159

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

8.1.2. Máy phân tích phổ theo phương pháp p/tích nối tiếp

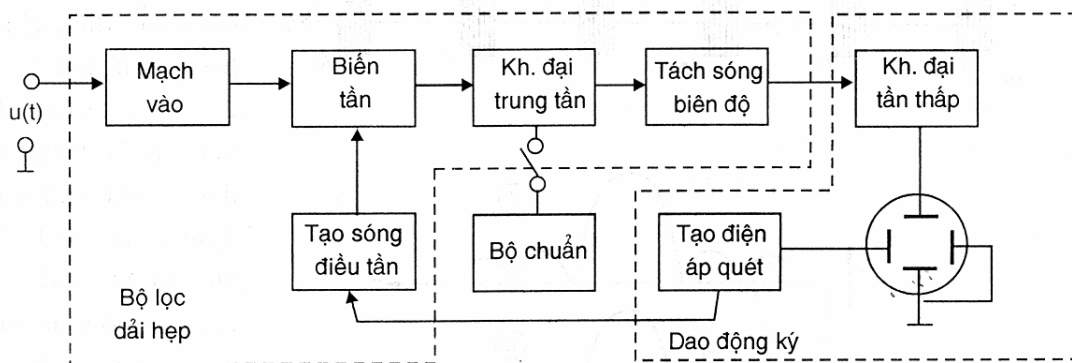
-Chỉ có một bộ cộng hưởng.

-Bộ cộng hưởng này có thể điều chỉnh được để tương ứng với từng tần số một trong dải tần số phân tích từ $f_{\min} \div f_{\max}$.

1. Sơ đồ khối: gồm 1 bộ lọc dải hẹp điều chỉnh được và một MHS

2. Nguyên lý hoạt động:

+Điện áp từ bộ Tạo điện áp quét răng cưa được đưa tới cặp phiến làm lệch X của ống tia điện tử, đồng thời được đưa tới bộ Tạo sóng điều tần để điều chế tần số bộ chủ sóng của nó.



Hình 8-3 Máy phân tích phổ nối tiếp

160

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

+Tại bộ *Biến tần* có hai tín hiệu được đưa tới là tín hiệu cần nghiên cứu phổ và điện áp của bộ *Tạo sóng điều tần*. Ở đây tần số của bộ *Tạo sóng điều tần* ngoại sai cùng với một trong các thành phần sóng hài của tín hiệu sẽ tạo ra một tần số mới bằng hiệu của 2 tần số trên.

+Khi tần số hiệu này bằng tần số cộng hưởng của bộ *Khuếch đại trung tần* thì phân lượng điện áp có tần số đó được khuếch đại, sau đó được tách sóng rồi lại được khuếch đại bằng bộ *Khuếch đại tần thấp* trước khi đưa tới cặp phiến làm lệch Y của ống tia điện tử.

+Tia điện tử bị lệch đi so với đường nằm ngang (vị trí ban đầu) một trị số tỉ lệ với trị số trung bình của điện áp tín hiệu nghiên cứu trong dải thông tần Δf .

+Mỗi khi trị số tức thời của tần số bộ *Tạo sóng điều tần* biến đổi tạo nên một tần số hiệu bằng trung tần với lần lượt 2 thành phần sóng hài kế tiếp nhau của tín hiệu thì đồng thời tia điện tử được dịch chuyển theo trục ngang và trên màn lại xuất hiện một vạch sáng khác theo trục dọc.

+Biên độ của các vạch này tương ứng với điện áp (hay công suất) của các phân lượng thành phần của phổ.

+Sau một chu kì quét, toàn bộ các vạch phổ của tín hiệu nghiên cứu đã được vẽ trên màn MHS.

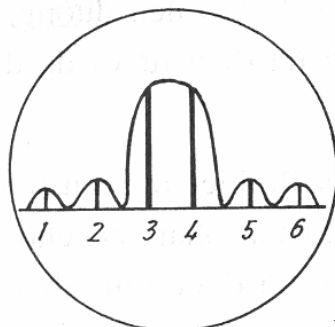
161

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

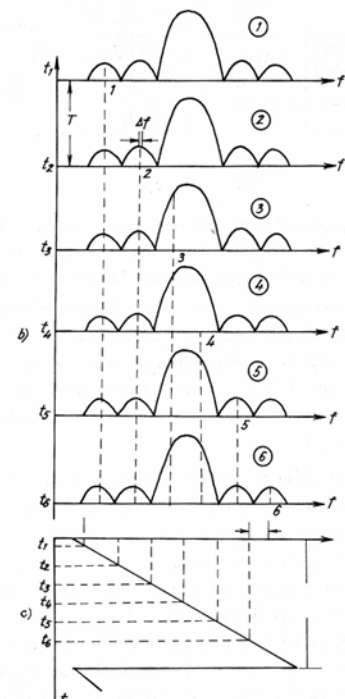
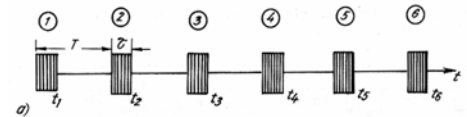
VD: tín hiệu phân tích phổ là một xung vuông biến đổi có chu kì và có hệ số τ/T lớn (hình 8-4.a)

-Mỗi thành phần phổ được biểu thị bằng 1 vạch sáng trên màn hình. Khoảng cách giữa 2 vạch trên thang tần số bằng tần số lặp lại của xung tín hiệu $F = 1/T$.

-Yêu cầu: bộ *Tạo sóng điều tần* phải có tần số trung tâm ổn định. Nếu không ổn định sẽ làm dịch chuyển tất cả các phổ theo trục tần số (khi tần số biến đổi từ từ) hoặc là làm dịch chuyển từng thành phần riêng biệt của phổ (khi tần số biến đổi nhanh) \rightarrow khó quan sát & làm giảm độ chính xác khi đo lường các thông số phổ



Hình 8-5

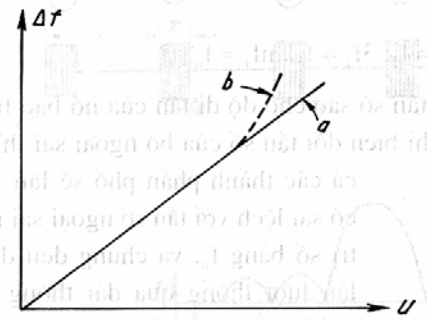


Hình 8-4 162

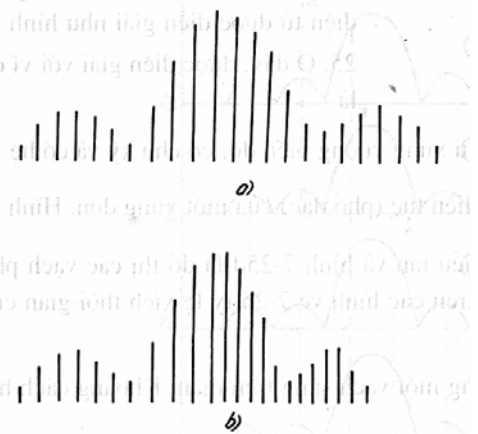
Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

-Đặc tuyến điều chế của bộ tạo dao động điều tần phải thẳng (hình 8-6)

-Khi đặc tuyến thẳng thì phổ có hình dạng như hình 8-7(a), nếu không thẳng thì thang độ tần số sẽ khác nhau theo đường quét ngang & phổ sẽ bị méo dạng theo chiều ngang ,hình 8-7(b).



Hình 8-6



Hình 8-7

163

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

-*Bộ tạo điện áp quét*: tạo đường quét ngang trên ống tia điện tử và để điều chế tần số.

-*Bộ phát sóng điều tần*: có tốc độ biến đổi tần số sao cho điện áp tín hiệu tăng tới được mức điện áp cực đại trong khoảng thời gian ứng với dải thông tần của bộ khuếch đại trung tần (KĐTT).

-Các thông số của *khối KĐTT*: dải thông tần, tần số cộng hưởng, hệ số KĐ.

Dải thông tần: tùy thuộc vào mục đích, công dụng của máy phân tích phổ.

Máy phân tích phổ tần số thấp → chọn dải thông tần sao cho có thể phân biệt được rõ ràng 2 thành phần phổ cạnh nhau.

Nếu máy phân tích phổ có băng tần rộng, và gồm nhiều thành phần → chỉ cần vẽ đường bao của phổ.

-Các xung đầu ra của bộ KĐ có biên độ tỉ lệ với năng lượng của từng bộ phận của phổ.

-Chọn tần số trung tần sao cho loại bỏ được sự cho qua tín hiệu tần số ảnh (**giải pháp**: tăng tần số trung tần). Nếu không thì trên màn MHS sẽ xuất hiện đồng thời 2 dạng phổ: một phổ thực và một phổ ảnh.

Mâu thuẫn giữa tăng tần số trung tần và giảm nhỏ dải thông tần → **giải pháp**: dùng 2 bộ biến tần và KĐ trung tần.

164

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

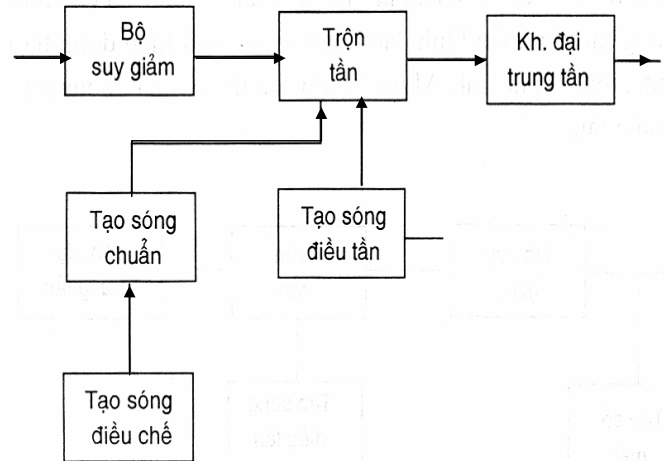
- Chọn hệ số khuếch đại dựa trên yêu cầu về biên độ cực tiểu của tín hiệu nghiên cứu và biên độ đưa vào bộ tách sóng.
- Đo bề rộng phổ bằng cách so sánh phổ cần đo với phổ chuẩn.
- Phổ chuẩn thường dùng là phổ của tín hiệu điều tần mà tần số điều chế có dạng điều hoà.

Sơ đồ khối của bộ phận tạo tín hiệu có phổ chuẩn:

+Bộ tạo sóng điều chế phát ra điện áp hình sin có tần số 1-10 Mhz để đưa tới điều chế bộ tạo sóng chuẩn.

+Tín hiệu điều tần từ bộ tạo sóng chuẩn được đưa vào bộ trộn tần cùng với tín hiệu nghiên cứu.

+Trên màn của MHS xuất hiện **phổ của tín hiệu nghiên cứu** và **phổ của tín hiệu điều tần chuẩn**. Khoảng cách giữa các thành phần của phổ chuẩn là đã biết.



Hình 8-8 Bộ tạo tín hiệu có phổ chuẩn

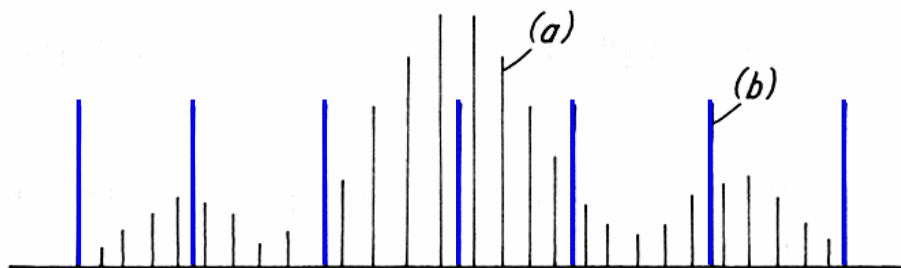
165

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

+Biết tần số điều chế và các số lượng các thành phần của phổ chuẩn thì có thể xác định được đúng các phân đoạn của phổ cần đo.

Tóm lại, biến đổi biên độ điện áp điều chế → biến đổi số lượng các thành phần của phổ chuẩn. Biến đổi tần số điều chế → biến đổi được khoảng cách giữa các thành phần của phổ chuẩn. Do đó có thể đo được bề rộng của bất kì phổ nào.

VD:



Hình 8-9 Các vạch phổ khi so sánh

- (a) Các thành phần của phổ cần đo
- (b) Các thành phần của phổ chuẩn

166

Chương 9. Đo các tham số của mạch điện

-Một số thông số: R, L, C, Q, góc tổn hao tgδ.

Các phương pháp đo tham số mạch: phương pháp Vôn-Ampe, phương pháp so sánh bằng mạch cầu, phương pháp cộng hưởng, phương pháp đo dùng các thiết bị chỉ thị số.

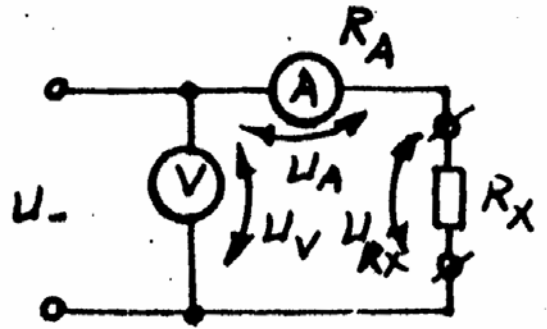
9.1 Đo tham số mạch bằng pp vôn-ampe:

Theo sơ đồ hình 9-1a, giá trị điện trở đo được là:

$$R'_x = \frac{U_V}{I_A} = \frac{U_{R_x} + U_A}{I_A} = R_x + R_A$$

R_A : điện trở trong của ampe mét

$$\delta_{pp} = \frac{R_A}{R_x} \quad : \text{ sai số phương pháp}$$



Hình 9-1a

167

Chương 9. Đo các tham số của mạch điện

Theo sơ đồ hình 9-1b:

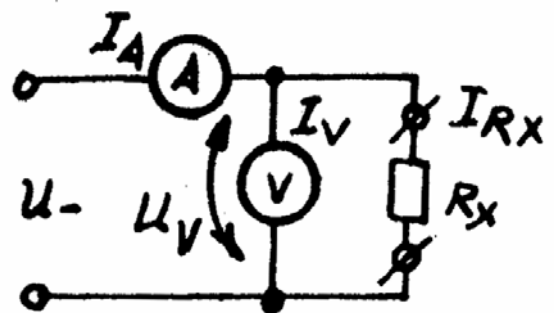
$$R'_x = \frac{U_V}{I_A} = \frac{U_V}{I_{R_x} + I_V} = \frac{R_x}{1 + \frac{R_x}{R_V}}$$

R_V : điện trở vào của vôn mét

$$\delta_{pp} = -\frac{R_x}{R_x + R_V}$$

Sai số: + sai số của ampe mét
+ sai số của vôn mét
+ sai số phương pháp

5%-10%



Hình 9-1b

Để giảm sai số phương pháp: chọn vôn mét có R_V lớn, ampe mét có R_A nhỏ, và chọn mạch đo thích hợp.

Để đo R lớn: chọn ampe mét có độ nhạy cao, và bọc kim ampe mét để giảm ảnh hưởng của dòng rò tĩnh điện.

168

Chương 9. Đo các tham số của mạch điện

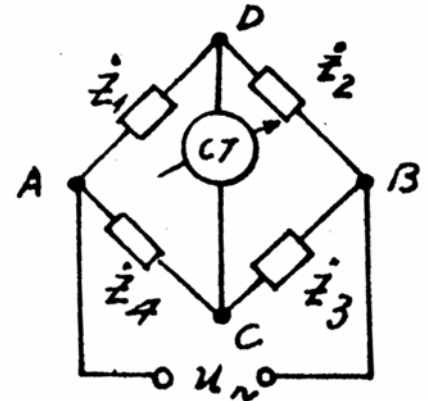
9.2 Phương pháp so sánh bằng mạch cầu

Sai số: 1-5%

- a. Cầu cân bằng kiểu 4 nhánh: dùng để đo R, L, C, ...
 - Mỗi nhánh cầu có thể là một hay hỗn hợp các R, L, C.
 - Điều kiện cân bằng cầu:

$$Z_1 \cdot Z_3 = Z_2 \cdot Z_4$$

$$\varphi_1 + \varphi_3 = \varphi_2 + \varphi_4$$



Hình 9-2

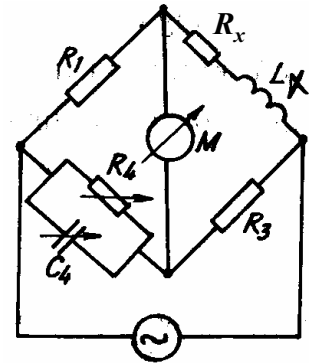
Khi cầu cân bằng: $I_{DC} = 0$

* Cầu tích số:
$$R_1 \cdot R_3 = (R_x + j\omega L_x) \frac{1}{\frac{1}{R_4} + j\omega C_4}$$

Pt cân bằng cầu:

$$\Rightarrow R_x = \frac{R_1 R_3}{R_4} \quad \text{và} \quad L_x = R_1 R_3 C_4$$

Góc tổn hao của tụ điện: $tg\delta = 1/\omega R_4 C_4$



Hình 9-3

169

Chương 9. Đo các tham số của mạch điện

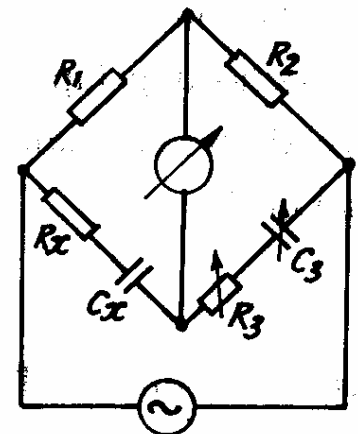
* Cầu tỉ số:

Pt cân bằng cầu:

$$R_1 \left(R_3 + \frac{1}{j\omega C_3} \right) = R_2 \left(R_x + \frac{1}{j\omega C_x} \right)$$

$$\Rightarrow R_x = \frac{R_1}{R_2} R_3 \quad \text{và} \quad C_x = \frac{R_2}{R_1} C_3$$

Góc tổn hao của tụ điện: $tg\delta = \omega R_x C_x = \omega R_3 C_3$



Hình 9-4

* Sai số:

- do các $R_{t\text{ổn hao}}$ trong các nhánh có cuộn cảm mẫu, tụ điện mẫu; hoặc do điện kháng trong các nhánh điện trở.
- do sự thay đổi tần số nguồn nuôi
- Do điện dung kí sinh giữa các phần tử với nhau trong mạch, giữa các phần tử trong mạch với các vật xung quanh.

- * Khắc phục:
- bọc kim các phần tử trong mạch
 - giảm méo phi tuyến của tần số nguồn nuôi.

170

Chương 9. Đo các tham số của mạch điện

b. Cầu chữ T cân bằng:

Gồm hai M4C chữ T mắc song song.

Dòng điện đầu ra M4C thứ nhất: I_1 (ngắn mạch đầu ra)

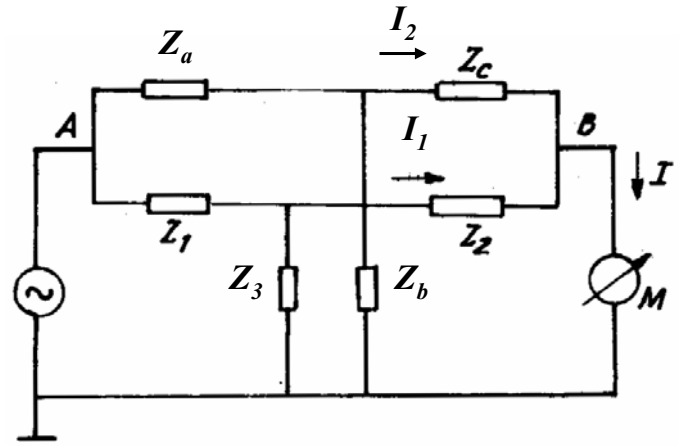
$$\dot{I}_1 = \frac{\dot{U}}{\dot{Z}_1 + \dot{Z}_2 + \frac{\dot{Z}_1 \cdot \dot{Z}_2}{\dot{Z}_3}} = \frac{\dot{U}}{Z_{td1}}$$

$$Z_{td1} = \dot{Z}_1 + \dot{Z}_2 + \frac{\dot{Z}_1 \cdot \dot{Z}_2}{\dot{Z}_3}$$

Dòng điện đầu ra M4C thứ hai: I_2

$$\dot{I}_2 = \frac{\dot{U}}{\dot{Z}_a + \dot{Z}_c + \frac{\dot{Z}_a \cdot \dot{Z}_c}{\dot{Z}_b}} = \frac{\dot{U}}{Z_{td2}}$$

$$Z_{td2} = \dot{Z}_a + \dot{Z}_c + \frac{\dot{Z}_a \cdot \dot{Z}_c}{\dot{Z}_b}$$



Hình 9-5

Chương 9. Đo các tham số của mạch điện

Cầu cân bằng khi: $\dot{I} = \dot{I}_1 + \dot{I}_2 = 0$

$$\Rightarrow \frac{\dot{Z}_{td1} \cdot \dot{Z}_{td2}}{\dot{Z}_{td1} + \dot{Z}_{td2}} = \infty \Rightarrow \dot{Z}_{td1} + \dot{Z}_{td2} = 0$$

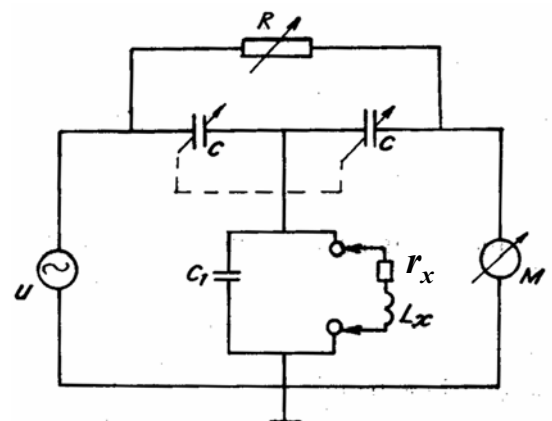
VD: Mạch cầu chữ T dùng đo L

Điều kiện cân bằng:

$$R + \frac{2}{j\omega C} - \frac{1}{\omega^2 C^2} \left(\frac{1}{r_x + j\omega L_x} + j\omega C_1 \right) = 0$$

$$\Rightarrow \begin{cases} R = \frac{r_x}{\omega^4 L_x^2 C^2 \left(1 + \frac{r_x^2}{\omega^2 L_x} \right)} \\ 2 + \frac{C_1}{C} = \frac{1}{\omega^2 L_x C \left(1 + \frac{r_x^2}{\omega^2 L_x} \right)} \end{cases} (*)$$

C_1 : tụ mẫu



Hình 9-6

Chương 9. Đo các thông số của mạch điện

Khi ở tần số cao, cho $r_x^2 \ll \omega^2 L_x$ (**)

Từ (*),(**) ta có:

$$\begin{cases} L_x \approx \frac{1}{\omega^2 (2C + C_1)} \\ r_x \approx \frac{RC^2}{(2C + C_1)^2} \end{cases}$$

Khi $C_1 \ll C$:

$$\begin{cases} L_x \approx \frac{1}{2\omega^2 C} \\ r_x \approx \frac{R}{4} \end{cases}$$

Đặc điểm: có thể dùng đo L ở cao tần tới $f = 30\text{MHz}$

Ưu điểm: giữa nguồn CC, đồng hồ chỉ thị, trở kháng cần đo có 1 điểm chung nối đất \rightarrow bọc kim đơn giản hơn, tần đo cao hơn

Nhược điểm: giới hạn đo bị hạn chế theo trị số của vật mẫu

173

Chương 9. Đo các tham số của mạch điện

9.3 Phương pháp mạch cộng hưởng

Nguyên lý: dựa trên hiệu ứng cộng hưởng của mạch dao động.

Đặc điểm: độ chính xác cao, sai số: 2-5%

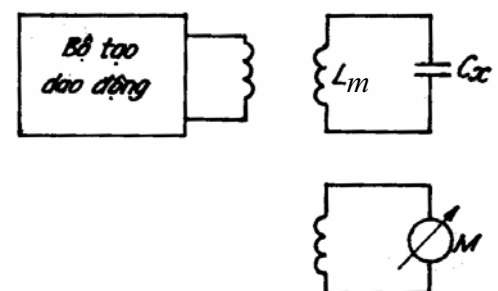
Nguyên nhân sai số:

- + xác định không chính xác vị trí điểm cộng hưởng của mạch điện
- + tần số bộ tạo dao động không ổn định
- + ảnh hưởng của các thông số điện kháng tạp tán trong mạch đo

9.3.1 Đo điện dung (C)

- L_m, C_x tạo thành khung dao động.
- Hồ cảm giữa cuộn cảm L_m và cuộn cảm thuộc bộ dao động phải rất nhỏ.
- Mạch cộng hưởng ở tần số:

$$f_0 = \frac{1}{2\pi\sqrt{L_m C_x}}$$



Hình 9-7

174

Chương 9. Đo các tham số của mạch điện

$$\Rightarrow C_x = \frac{1}{4\pi^2 f_0^2 L_m}$$

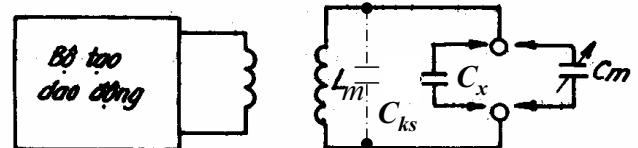
- Sai số phụ thuộc vào:

- + Độ chính xác của việc xác lập điểm cộng hưởng (do thiết bị chỉ thị)
 - + độ ổn định của tần số máy phát
 - + độ chính xác của điện cảm mẫu (L_m), độ lớn của điện dung kí sinh (C_{ks})
- Cách loại bỏ C_{ks} : sử dụng *phương pháp thế*

* $C_x < C_{m \max}$:

Mắc C_m vào mạch, điều chỉnh tần số của bộ tạo dao động để có cộng hưởng

$$C_{\Sigma} = C_{m1} + C_{ks}$$



Hình 9-8

Giữ nguyên tần số đó, mắc điện dung cần đo $C_x // C_m$ rồi điều chỉnh C_m để có cộng hưởng.

$$C_{\Sigma} = C_{m2} + C_x + C_{ks}$$

175

Chương 9. Đo các tham số của mạch điện

$$\Rightarrow C_x = C_{m1} - C_{m2}$$

không phụ thuộc C_{ks}

* $C_x \geq C_{m \max}$:

Thực hiện phép đo 2 lần ở cùng tần số cộng hưởng và L_m không đổi.

Lần 1: CM ở vị trí 1; điều chỉnh tần số của bộ tạo dao động để có cộng hưởng

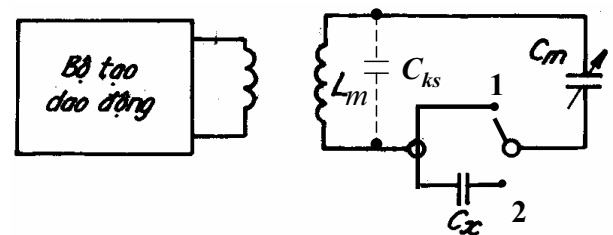
$$C_{\Sigma} = C_{m1} + C_{ks}$$

Lần 2: CM ở vị trí 2; điều chỉnh C_m để có cộng hưởng (f_0 không đổi)

$$C_{\Sigma} = \frac{C_x C_{m2}}{C_{m2} + C_x} + C_{ks}$$

$$\Rightarrow C_x = \frac{C_{m1} \cdot C_{m2}}{C_{m2} - C_{m1}}$$

không phụ thuộc C_{ks}



Hình 9-9

176

Chương 9. Đo các tham số của mạch điện

9.3.2 Đo điện cảm (L)

- Tương tự phép đo điện dung, mạch cộng hưởng gồm điện dung mẫu C_m và điện cảm cần đo (L_x).

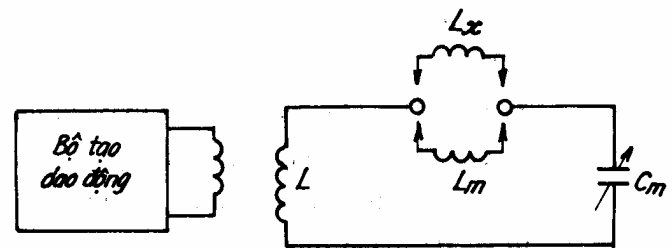
$$L_x = \frac{1}{4\pi^2 f_0^2 C_m}$$

- Cách giảm sai số do sự không ổn định của C_m : phương pháp thế

Thực hiện 2 lần đo, tần số của bộ tạo dao động được giữ cố định trong cả 2 lần đo

Lần 1: nối L_x vào mạch, điều chỉnh C_m để có cộng hưởng (C_{m1})

Lần 2: nối L_m vào vị trí của L_x , điều chỉnh C_m để có cộng hưởng (C_{m2})



Hình 9-10

Chương 9. Đo các tham số của mạch điện

Nếu C_{ks} nhỏ hơn C_{m1} , C_{m2} nhiều lần thì:

$$\omega_0 = \frac{1}{\sqrt{L_x C_{m1}}} = \frac{1}{\sqrt{L_m C_{m2}}}$$

$$\Rightarrow L_x = L_m \frac{C_{m2}}{C_{m1}}$$

Sai số của phép đo:

$$\delta_{L_x} = \delta_{L_m} + \delta_{C_{m2}} - \delta_{C_{m1}}$$

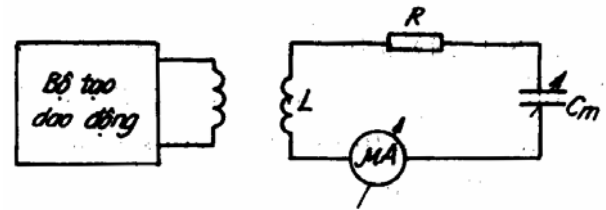
Chọn $L_m \approx L_x$ thì $\delta_{C_{m2}} - \delta_{C_{m1}} \approx 0 \rightarrow$ sai số của phép đo điện cảm phụ thuộc chủ yếu vào độ chính xác của L_m

Chương 9. Đo các tham số của mạch điện

9.3.3 Đo điện trở (R)

Phương pháp thay đổi điện dung:

$$\frac{I}{I_{ch}} = \sqrt{\frac{R^2}{R^2 + \left(\omega L - \frac{1}{\omega C}\right)^2}}$$



Hình 9-11

Khi mạch có cộng hưởng:

$$\omega L = \frac{1}{\omega C}$$

$$\Rightarrow R = \frac{1}{\omega} \frac{C_1 - C_2}{2C_0^2} \quad C_0 : \text{điện dung khi có cộng hưởng}$$

C_1, C_2 là trị số điện dung ở hai phía của C_0 ứng với:

$$\frac{I}{I_{ch}} = \frac{1}{\sqrt{2}} = 0,707$$

179

Chương 9. Đo các tham số của mạch điện

Phương pháp thay đổi tần số:

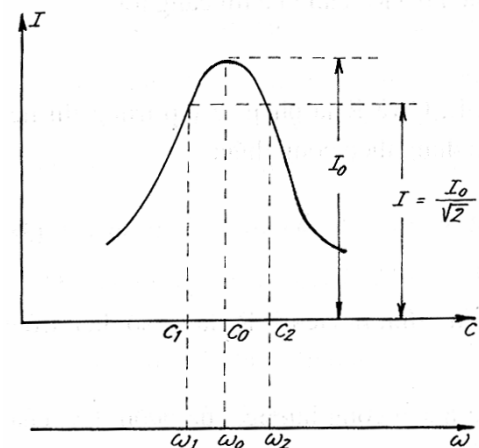
Điều kiện $\frac{I}{I_{ch}} = \frac{1}{\sqrt{2}} = 0,707$ còn có thể đạt được bằng cách thay đổi tần

số của bộ tạo dao động. Các tần số tương ứng: $\omega_1, \omega_2, \omega_0$

$$\omega_1 \omega_2 = \omega_0^2$$

$$\Rightarrow R = \frac{1}{C} \frac{\omega_1 - \omega_2}{2\omega_0^2}$$

Sai số: phụ thuộc vào mức độ xác định chính xác hiệu số điện dung (phương pháp thay đổi điện dung), hiệu số tần số (phương pháp thay đổi tần số)



Hình 9-12

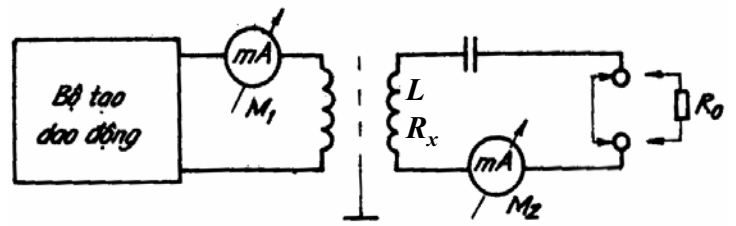
180

Chương 9. Đo các tham số của mạch điện

Phương pháp dùng điện trở mẫu:

B1: nối tắt điện trở mẫu R_0 , điều chỉnh tần số của bộ dao động cho mạch cộng hưởng. I_1 là dòng điện trong mạch cộng hưởng.

$$e_{c/úng} = I_1(R_x + R_M)$$



Hình 9-13

B2: nối R_0 , điều chỉnh tần số của

bộ dao động cho mạch cộng hưởng. I_2 là dòng điện trong mạch cộng hưởng.

$$e_{c/úng} = I_2(R_x + R_M + R_0)$$

Sức điện động cảm ứng trong cả 2 lần đo là bằng nhau, do đó:

$$I_1(R_x + R_M) = I_2(R_x + R_M + R_0)$$

$$R_x = \frac{I_2 R_0}{I_1 - I_2} - R_M \quad \text{chú ý: chọn đồng hồ đo có } R_M \text{ nhỏ}$$

181

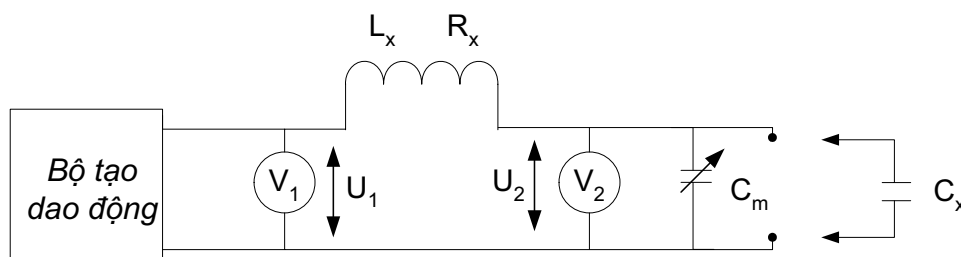
Chương 9. Đo các tham số của mạch điện

9.3.4 Đo hệ số phẩm chất (Q)

$$Q = \frac{\omega L}{R_L} \quad R_L: \text{trị số điện trở của cuộn dây ở tần số đo}$$

Dùng Q mét để đo hệ số phẩm chất của mạch cộng hưởng, của cuộn dây, của tụ điện,...

Sơ đồ khối cấu tạo của Q mét:



Hình 9-14

182

Chương 8. Đo các tham số của mạch điện

- Quá trình đo được tiến hành nhờ thay đổi C_m (hoặc tần số bộ tạo dao động) để mạch cộng hưởng,

$$C_m = \frac{1}{\omega^2 L_x}$$

- Khi có cộng hưởng vôn mét V_2 chỉ giá trị cực đại:

$$U_2 = \frac{I}{\omega C_m} \quad \text{với} \quad I = \frac{U_1}{R_x}$$

$$\Rightarrow U_2 = \frac{U_1 \omega L_x}{R_x} = U_1 \cdot Q_x$$

$$\Rightarrow Q_x = \frac{U_2}{U_1}$$

- Giữ U_1 cố định \rightarrow Thang độ của vôn mét điện tử được khắc độ theo trị số Q .

- Ngoài đo Q , Q mét còn dùng để đo R , L , C , $\text{tg}\delta$,...

183

Chương 9. Đo các tham số của mạch điện

-VD: thay cuộn cảm mẫu (L_m) vào vị trí L_x ; chuyển tụ xoay mẫu về vị trí giá trị đại C_{m1} , điều chỉnh tần số để mạch cộng hưởng. Vôn mét V_2 chỉ giá trị Q_1 .

- Mắc $C_x // C_m$, giảm giá trị của C_m để mạch có cộng hưởng (C_{m2}). Vôn mét V_2 bây giờ chỉ giá trị Q_2 .

- Tần số bộ tạo dao động được giữ cố định trong cả 2 lần đo, ta có:

$$C_x = C_{m1} - C_{m2}$$

$$Q_x = \frac{Q_1 Q_2}{Q_1 - Q_2}, \quad \text{tg}\delta_x = \frac{1}{Q_x}$$

- Sai số của Q mét:

+ sai số do tần số của bộ tạo dao động không ổn định

+ sai số của đồng hồ đo dòng điện và Vôn mét điện tử

+ sai số khắc độ của C_m

+ sai số do các điện dung, điện cảm kí sinh của dây nối

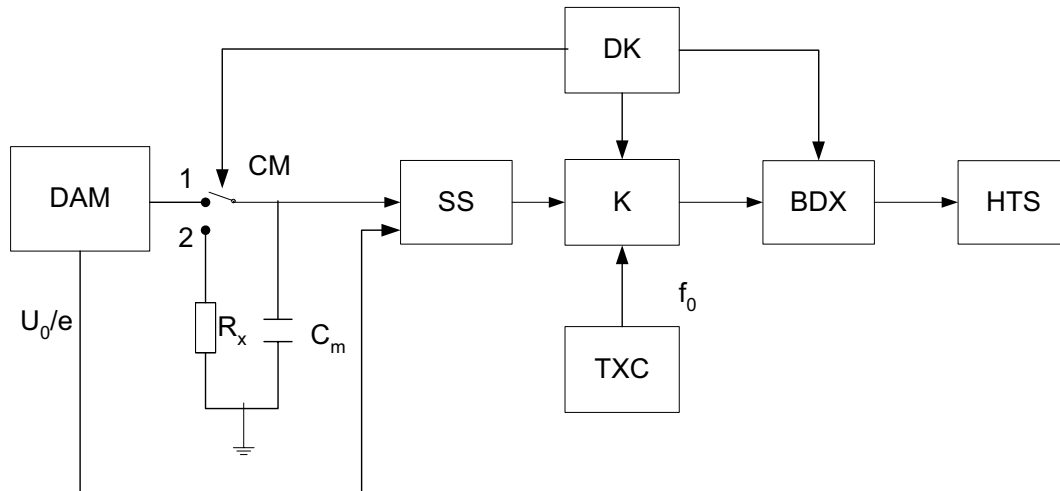
184

Chương 9. Đo các tham số của mạch điện

9.4 Đo tham số mạch dùng phương pháp hiện số

Ưu điểm: dễ đọc, thực hiện đo nhanh và có độ chính xác cao.

Máy đo R, C loại hiện số: dựa trên nguyên lý biến đổi thời gian - xung



Hình 9-15

Chương 9. Đo các tham số của mạch điện

Hoạt động:

- CM ở vị trí 1; tụ C_m được nạp đến U_0 trước thời điểm khởi động (t_1)
- Ở thời điểm t_1 , CM ở vị trí 2; đồng thời bộ điều khiển mở khoá K, quá trình đếm xung bắt đầu. C_m phóng điện qua R_x và giảm dần theo qui luật hàm mũ:

$$U_p = U_0 e^{-\frac{t_p}{R_x C_m}} = \frac{U_0}{e}$$

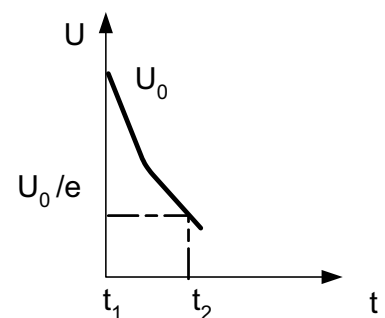
$$\Rightarrow e^{-\frac{t_p}{R_x C_m}} = e^{-1}$$

$$\Rightarrow t_p = R_x C_m = t_2 - t_1$$

N_x : số xung bộ đếm đếm được trong khoảng thời gian $t_2 - t_1$

$$N_x = \frac{t_2 - t_1}{T_0} = (t_2 - t_1) f_0$$

$$\Rightarrow N_x = R_x C_m f_0$$



Thay R_x bằng R_m , C_m bằng điện dung cần đo C_x , ta có máy đo điện dung loại hiện số

CƠ SỞ ĐO LƯỜNG ĐIỆN TỬ

*Khoa Kỹ thuật điện tử 1
Học viện công nghệ bưu chính viễn thông*

1

Sách tham khảo

1. Cơ sở kỹ thuật đo lường điện tử, Vũ Quý Điềm, nhà xuất bản KHKT, 2001
2. Đo lường điện-vô tuyến điện, Vũ Như Giao và Bùi Văn Sáng, Học viện kỹ thuật quân sự, 1996
3. Electronic Test Instruments, Bob Witte, 2002
4. Radio Electronic Measurements, G.Mirsky, Mir Publishers, Moscow, 1978

2

Chương 1. Giới thiệu chung về đo lường điện tử

Định nghĩa: đo lường là khoa học về các phép đo, các phương pháp và các công cụ để đảm bảo các phương pháp đo đạt được độ chính xác mong muốn

2.1 Các phương pháp đo:

1. Phương pháp **đo trực tiếp**: dùng máy đo hay các mẫu đo (các chuẩn) để đánh giá số lượng của đại lượng cần đo. Kết quả đo chính là trị số của đại lượng cần đo.

$$X = a$$

- VD: đo điện áp bằng vôn-mét, đo tần số bằng tần số-mét, đo công suất bằng oát-mét,...

- Đặc điểm: đơn giản, nhanh chóng, loại bỏ được các sai số do tính toán

2. **Đo gián tiếp**: kết quả đo không phải là trị số của đại lượng cần đo, mà là các số liệu cơ sở để tính ra trị số của đại lượng này.

$$X = F(a_1, a_2, \dots, a_n)$$

- VD: đo công suất bằng vôn-mét và ampe-mét, đo hệ số sóng chạy bằng dây đo,...

- Đặc điểm: nhiều phép đo và thường không nhận biết ngay được kết quả đo

3

Chương 1. Giới thiệu chung về đo lường điện tử

3. Phương pháp **đo tương quan**: dùng để đo các quá trình phức tạp, khi không thể thiết lập một quan hệ hàm số nào giữa các đại lượng của một quá trình nghiên cứu

- Phép đo tương quan được thực hiện bằng cách xác định khoảng thời gian và kết quả của một số thuật toán có khả năng định được trị số của đại lượng thích hợp.

- VD: đo tín hiệu đầu vào và đầu ra của một hệ thống

- Đặc điểm: cần ít nhất hai phép đo mà các thông số từ kết quả đo của chúng không phụ thuộc lẫn nhau. Độ chính xác được xác định bằng độ dài khoảng thời gian của quá trình xét.

4. Các phương pháp đo khác:

- Phương pháp **đo thay thế**

- Phương pháp **hiệu số** (phương pháp **vi sai**, phương pháp **chỉ thị không**, phương pháp **bù**)

- Phương pháp **chỉ thị số**

4

Chương 1. Giới thiệu chung về đo lường điện tử

2.2 Phương tiện đo và các đặc tính cơ bản

1. Phương tiện đo là phương tiện kỹ thuật để thực hiện phép đo, chúng có những đặc tính đo lường đã được qui định.

- Phương tiện đo đơn giản: mẫu, thiết bị so sánh, chuyển đổi đo lường
- Phương tiện đo phức tạp: máy đo (dụng cụ đo), thiết bị đo tổng hợp và hệ thống thông tin đo lường.

+ Mẫu: phương tiện đo dùng để sao lại đại lượng vật lí có giá trị cho trước với độ chính xác cao. Chuẩn là mẫu có cấp chính xác cao nhất. Chuẩn là phương tiện đo đảm bảo việc sao và giữ đơn vị.

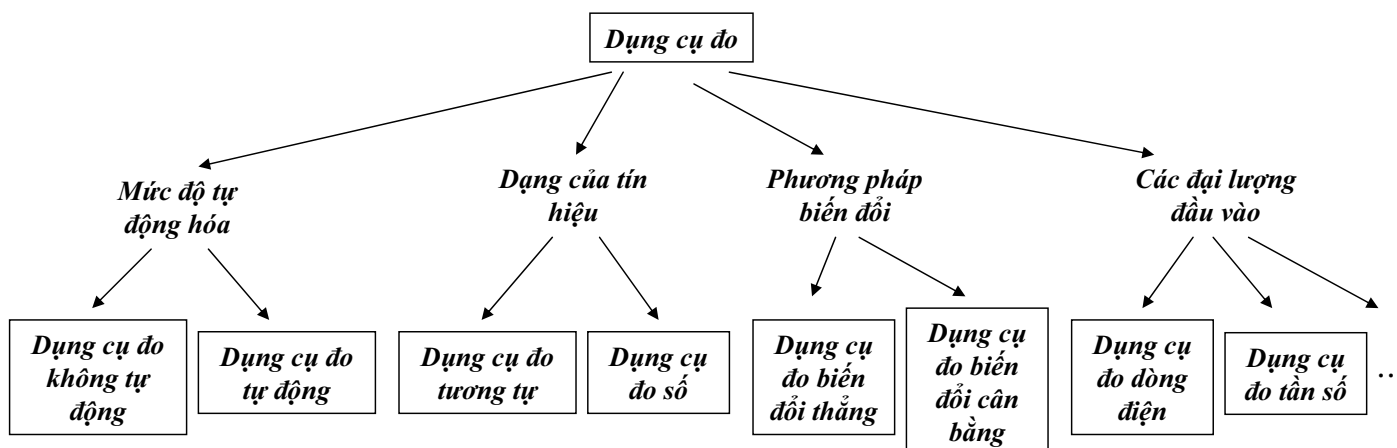
+ Thiết bị so sánh: phương tiện đo dùng để so sánh 2 đại lượng cùng loại để xem chúng “ = ”, “ > ”, “ < ”.

+ Chuyển đổi đo lường: phương tiện đo dùng để biến đổi tín hiệu thông tin đo lường về dạng thuận tiện cho việc truyền tiếp, biến đổi tiếp, xử lí tiếp và giữ lại nhưng người quan sát không thể nhận biết trực tiếp được (VD: bộ KĐ đo lường; biến dòng, biến áp đo lường; quang điện trở, nhiệt điện trở,...)

5

Chương 1. Giới thiệu chung về đo lường điện tử

+ Dụng cụ đo: phương tiện đo dùng để biến đổi tín hiệu thông tin đo lường về dạng mà người quan sát có thể nhận biết trực tiếp được (VD: vônmet, ampe met,...)



+ Thiết bị đo tổng hợp và hệ thống thông tin đo lường: là các phương tiện đo phức tạp dùng để kiểm tra, kiểm định và đo lường.

6

Chương 1. Giới thiệu chung về đo lường điện tử

2. Các đặc tính cơ bản của phương tiện đo

Các đặc tính tính được xác định thông qua quá trình chuẩn hoá thiết bị.

+ *Hàm biến đổi*: là tương quan hàm số giữa các đại lượng đầu ra Y và các đại lượng đầu vào X của phương tiện đo, $Y=f(X)$

+ *Độ nhạy*: là tỷ số giữa độ biến thiên của tín hiệu ở đầu ra Y của phương tiện đo với độ biến thiên của đại lượng đo đầu vào X tương ứng.

$$\text{Ký hiệu: } S = \frac{dY}{dX}$$

+ *Phạm vi đo*: là phạm vi thang đo bao gồm những giá trị mà sai số cho phép của phương tiện đo đối với các giá trị đo đã được qui định

+ *Phạm vi chỉ thị*: là phạm vi thang đo được giới hạn bởi giá trị đầu và giá trị cuối của thang đo.

+ *Cấp chính xác*: được xác định bởi giá trị lớn nhất của các sai số trong thiết bị đo. Thường được tính toán bằng đại số tương đối quy đổi.

+ *Độ phân giải*: Chính là độ chia của thang đo hay giá trị nhỏ nhất có thể phân biệt được trên thang đo (mà có thể phân biệt được sự biến đổi trên thang đo).

7

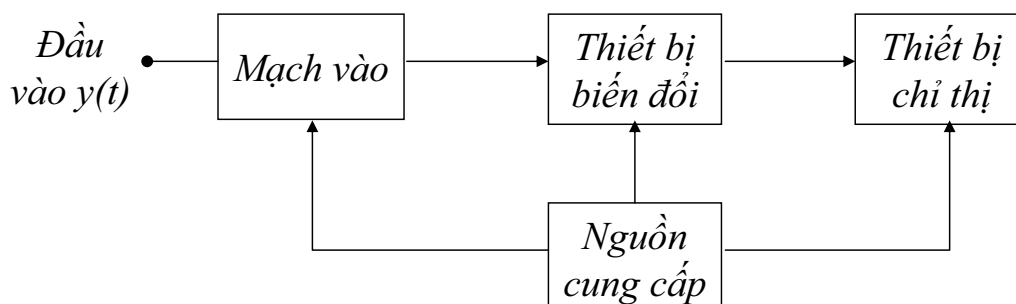
Chương 1. Giới thiệu chung về đo lường điện tử

3. Phân loại các máy đo:

a) Máy đo các thông số và đặc tính của tín hiệu:

VD: Vôn mét điện tử, tần số mét, MHS, máy phân tích phổ, ...

Sơ đồ khối chung:



- Tín hiệu cần đo đưa tới đầu vào máy

- *Mạch vào*: truyền dẫn tín hiệu từ đầu vào tới *Thiết bị biến đổi*. Mạch vào thường là bộ KĐ phụ tải catốt ($Z_{\text{vào}}$ cao), thực hiện phối hợp trở kháng.

8

Chương 1. Giới thiệu chung về đo lường điện tử

- *Thiết bị biến đổi*: thực hiện **so sánh** và phân tích.

Có thể tạo ra tín hiệu cần thiết để so sánh tín hiệu **cần đo** với tín hiệu mẫu.

Có thể **phân tích** tín hiệu đo về biên độ, tần số, hay chọn lọc theo thời gian.

Thường là các mạch KĐ, tách sóng, **biến đổi** dạng điện áp tín hiệu, chuyển đổi dạng năng lượng,...

- *Thiết bị chỉ thị*: biểu thị **kết quả** đo dưới dạng thích hợp với giác quan giao tiếp của sinh lí con người hay với **tín tức** đưa vào bộ phận điều chỉnh, tính toán,...

VD: đồng hồ đo chỉ thị **kim**, ống tia điện tử, hệ thống đèn chỉ thị **số**, thiết bị nhớ,...

Nguồn cung cấp: cung cấp **năng lượng** cho máy, và làm nguồn tạo tín hiệu chuẩn.

b) Máy đo đặc tính và thông số của mạch điện:

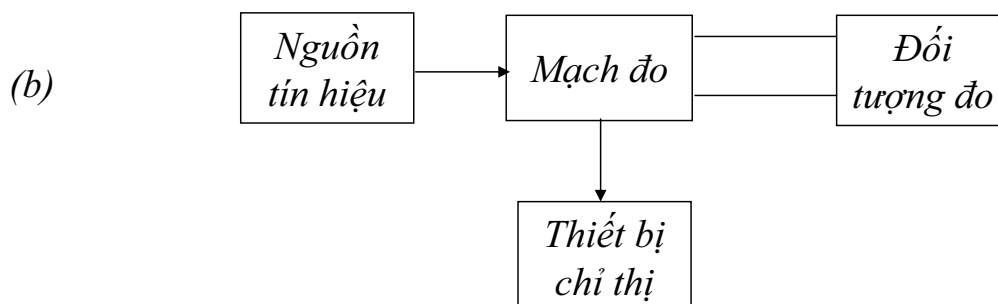
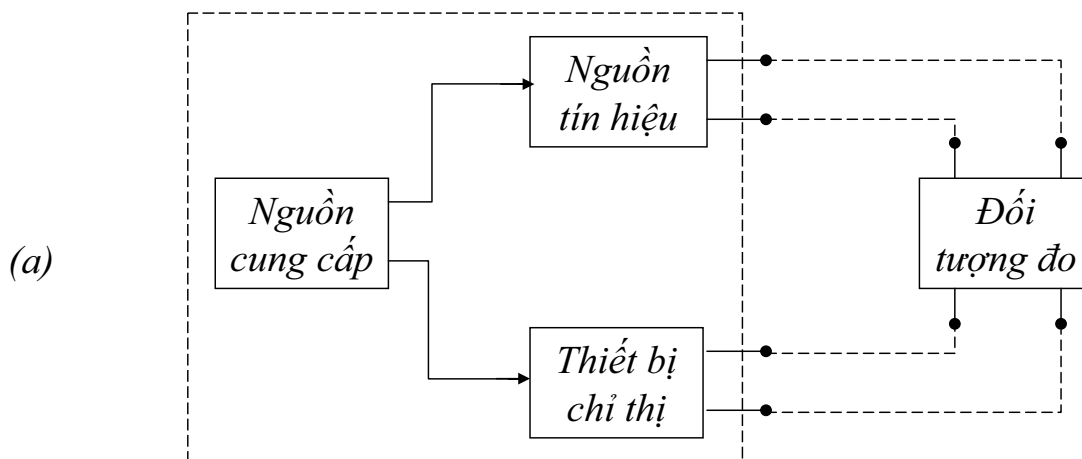
Mạch điện cần đo thông số: mạng **4** cực, mạng **2** cực, các phần tử của **mạch điện**.

Sơ đồ khối chung: cấu tạo gồm cả **nguồn** tín hiệu và thiết bị chỉ thị, (hvẽ)

VD: máy đo đặc tính tần số, máy đo đặc tính quá độ, máy đo hệ số **phẩm chất**, đo **RLC**, máy thử đèn điện tử, bán dẫn và IC,...

9

Chương 1. Giới thiệu chung về đo lường điện tử

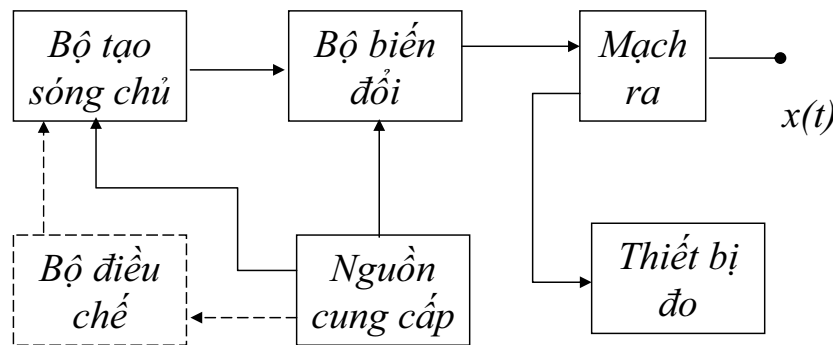


10

Chương 1. Giới thiệu chung về đo lường điện tử

c) máy tạo tín hiệu đo lường:

Sơ đồ khối chung:



Bộ tạo sóng chủ: xác định các đặc tính **chủ yếu** của tín hiệu như dạng và tần số dao động, thường là bộ tạo sóng hình **sin** hay **xung** các loại

Bộ biến đổi: nâng cao mức **năng lượng** của tín hiệu hay tăng thêm độ xác lập của dạng tín hiệu, thường là bộ KĐ điện áp, KĐ công suất, bộ điều chế, thiết bị **tạo dạng** xung,...

Các máy phát tín hiệu siêu cao tần thường không có **Bộ biến đổi** đặt giữa **Bộ tạo sóng chủ** và đầu **ra**, mà dùng **Bộ điều chế trực tiếp** để khống chế dao động chủ

11

Chương 1. Giới thiệu chung về đo lường điện tử

Mạch ra: để **điều chỉnh** các mức tín hiệu ra, biến đổi Z_{ra} của máy. Nó thường là mạch **phân áp**, biến áp phối hợp trở kháng, hay bộ **phụ tải** Catốt.

Thiết bị đo: kiểm tra **thông số** của tín hiệu đầu ra. Nó thường là **vôn** mét điện tử, thiết bị đo công suất, đo **hệ số** điều chế, đo tần số,...

Nguồn: cung cấp **nguồn** cho các bộ phận, thường làm nhiệm vụ **biến đổi** điện áp xoay chiều của mạng lưới điện thành điện áp **1** chiều có độ ổn định cao.

d) Các linh kiện đo lường:

gồm các linh kiện lẻ, phụ thêm với máy đo để tạo nên các **mạch đo** cần thiết.

Chúng là các điện trở, **điện cảm**, điện dung mẫu; hay các linh kiện để ghép giữa các bộ phận của mạch đo (VD: bộ suy giảm, bộ dịch pha, bộ phân mạch định hướng,...)

12

Chương 2. Đánh giá sai số đo lường

2.1 Khái niệm & nguyên nhân sai số:

* *Khái niệm sai số*: là độ **chênh lệch** giữa kết quả đo và giá trị **thực** của đại lượng đo. Nó phụ thuộc vào nhiều yếu tố như: thiết bị đo, **phương thức** đo, người đo...

* *Nguyên nhân gây sai số*:

- Nguyên nhân **khách quan**: do dụng cụ đo không **hoàn hảo**, đại lượng đo bị can nhiễu nên không hoàn toàn được ổn định,...
- Nguyên nhân **chủ quan**: do **thiếu** thành thạo trong thao tác, phương pháp tiến hành đo không hợp lí,...

2.2 Phân loại sai số

* *Theo cách biểu diễn sai số*:

- Sai số **tuyệt đối**: là hiệu giữa kết quả đo được với giá trị **thực** của đại lượng đo

$$\Delta X = X_{do} - X_{thuc}$$

- Sai số tương đối chân thực: là giá trị **tuyệt đối** của tỉ số giữa sai số tuyệt đối và giá trị thực của **đại lượng** đo

$$\delta_{ct} = \left| \frac{\Delta X}{X_{thuc}} \right| \cdot 100\%$$

13

Chương 2. Đánh giá sai số đo lường

- Sai số tương đối **danh định**: $\delta_{dd} = \left| \frac{\Delta X}{X_{do}} \right| \cdot 100\%$

- Sai số **tương đối** qui đổi: là giá trị tuyệt đối của **tỷ số** giữa sai số tuyệt đối và giá trị định mức của thang đo.

$$\delta_{qd} = \left| \frac{\Delta X}{X_{dm}} \right| \cdot 100\% \rightarrow \text{cấp chính xác của đại lượng đo}$$

$X_{dm} = X_{max} - X_{min}$: giá trị **định mức** của thang đo

Nếu giá trị thang đo: $0 \div X_{max} \rightarrow X_{dm} = X_{max}$

* *Theo sự phụ thuộc của sai số vào đại lượng đo*:

- Sai số điểm 0 (sai số **cộng**) là sai số không phụ thuộc vào giá trị đại lượng đo.
- Sai số độ nhảy (sai số **nhân**) là sai số phụ thuộc vào giá trị đại lượng đo

14

Chương 2. Đánh giá sai số đo lường

* Theo **vị trí** sinh ra sai số ta có sai số phương pháp và sai số phương tiện đo:

- Sai số phương pháp là **sai số** do phương pháp đo không hoàn hảo
- Sai số phương tiện đo là sai số do phương tiện đo không hoàn hảo. Gồm: sai số hệ thống, sai số **ngẫu nhiên**, sai số điểm 0, sai số độ nhạy, sai số cơ bản, sai số phụ, sai số động, sai số tĩnh.

Sai số cơ bản của phương tiện đo là sai số của phương tiện đo khi sử dụng trong **điều kiện** tiêu chuẩn

Sai số phụ của phương tiện đo là sai số sinh ra khi sử dụng **phương tiện** đo ở điều kiện không tiêu chuẩn

Sai số tĩnh là sai số của phương tiện đo khi **đại lượng** đo không biến đổi theo thời gian

Sai số động là sai số của phương tiện đo khi đại lượng đo **biến đổi** theo thời gian

15

Chương 2. Đánh giá sai số đo lường

* Theo **qui luật xuất hiện** sai số:

- Sai số hệ thống
- Sai số ngẫu nhiên

2.2.1 Sai số hệ thống

- Do các yếu tố thường xuyên hay các yếu tố có **qui luật** tác động.
- Kết quả đo có sai số của lần đo nào cũng đều **lớn** hơn hay **bé** hơn giá trị thực của đại lượng cần đo

VD:

- + Do dụng cụ, máy móc đo chế tạo không hoàn hảo
- + Do chọn **phương pháp** đo không hợp lí, hoặc **lỗi** trong quá trình xử lí kết quả đo,...
- + Do khí hậu (nhiệt độ, độ ẩm,...) khi đo không giống với điều kiện khí hậu **tiêu chuẩn** theo qui định

16

Chương 2. Đánh giá sai số đo lường

2.2.2 Sai số ngẫu nhiên

- Do các yếu tố **bất thường**, không có qui luật tác động.
- VD: + Do điện áp cung cấp của mạch đo **không** ổn định
- + Do biến thiên khí hậu của môi trường xung quanh trong quá trình đo

Trị số đo sai: là **kết quả** các lần đo có các giá trị **sai** khác quá đáng, thường do sự **thiếu** chu đáo của người đo hay do các tác động đột ngột của bên ngoài.

Xử lý **sai số** sau khi đo:

- Đối với sai số hệ thống: xử lý bằng cách **cộng** đại số giá trị của sai số hệ thống vào kết quả đo, hoặc **hiệu chỉnh** lại máy móc, thiết bị đo với máy mẫu
- Đối với sai số ngẫu nhiên: không xử lý được, chỉ có thể **định lượng** được giá trị sai số ngẫu nhiên bằng lý thuyết xác suất & thống kê.

17

Chương 2. Đánh giá sai số đo lường

2.3 Ứng dụng phương pháp phân bố chuẩn để định giá sai số

- Yêu cầu:**
- tất cả các lần đo đều phải thực hiện với độ **chính xác** như nhau
 - phải đo **hiều** lần

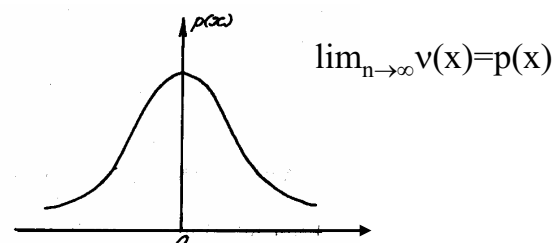
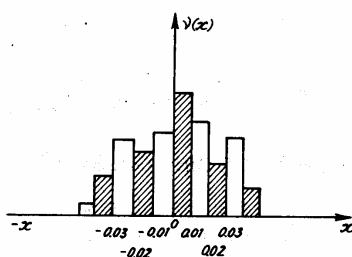
2.3.1 Hàm mật độ phân bố sai số

- Tiến hành đo n lần một đại lượng nào đó, ta thu được các kết quả đo có các sai số tương ứng là x_1, x_2, \dots, x_n
- Sắp xếp các sai số theo giá trị **độ lớn** của nó thành từng nhóm riêng biệt, vd: n_1 sai số có trị số từ $0 \div 0,01$; n_2 sai số có trị số từ $0,01 \div 0,02$; ...

- $v_1 = \frac{n_1}{n}$, $v_2 = \frac{n_2}{n}, \dots$ là tần suất (hay tần số xuất hiện) các lần đo có các

sai số ngẫu nhiên nằm trong **khoảng** có giá trị giới hạn đó

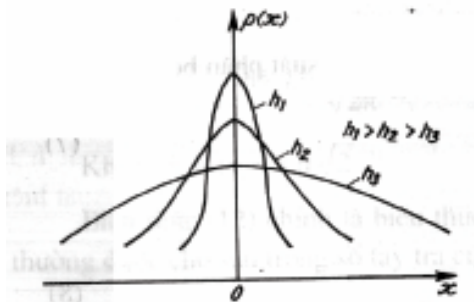
- Lập biểu đồ phân bố tần suất:



Chương 2. Đánh giá sai số đo lường

$p(x)$ là hàm số **phân bố** tiêu chuẩn các sai số (hàm số chính tắc). Thực tế thì phần lớn các trường hợp sai số trong đo lường điện tử đều **thích hợp** với qui luật này

$$p(x) = \frac{h}{\sqrt{\pi}} e^{-h^2 x^2} \quad (\text{hàm Gauss}) \quad (1)$$



h : thông số đo chính xác

h lớn \rightarrow đường cong hẹp và nhọn (xác suất các sai số có trị số bé thì lớn hơn)

\rightarrow thiết bị đo có độ chính xác cao

Qui tắc phân bố sai số:

a. Xác suất xuất hiện của các **sai số** có trị số bé thì nhiều hơn xác suất xuất hiện của các sai số có trị số lớn.

b. Xác suất xuất hiện sai số không **phụ thuộc** dấu, nghĩa là các sai số có trị số bằng nhau về giá trị tuyệt đối nhưng **khác** dấu nhau thì có xác suất xuất hiện như nhau.

19

Chương 2. Đánh giá sai số đo lường

2.3.2 Sử dụng các đặc số phân bố để đánh giá kết quả đo và sai số đo

1. Sai số trung bình bình phương:

+ Đo n lần một đại lượng X , các kết quả nhận được là n trị số sai số có giá trị nằm trong **khoảng** giới hạn $x_1 \div x_n$

+ h khác nhau \rightarrow **xác suất** của chúng khác nhau

+ $h = \text{const}$ với một loại trị số đo \rightarrow xác suất sai số xuất hiện tại x_1 và lân cận của x_1 là:

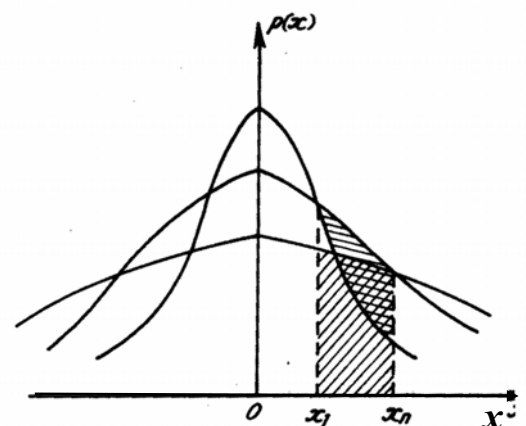
$$dp_1 = \frac{h}{\sqrt{\pi}} e^{-h^2 x_1^2} dx_1$$

tương tự ta có:

$$dp_2 = \frac{h}{\sqrt{\pi}} e^{-h^2 x_2^2} dx_2$$

.....

$$dp_n = \frac{h}{\sqrt{\pi}} e^{-h^2 x_n^2} dx_n$$



20

Chương 2. Đánh giá sai số đo lường

Xác suất của n lần đo coi như **xác suất** của một sự kiện phức hợp, do đó:

$$P_{ph} = dp_1 \cdot dp_2 \dots dp_n$$

$$= \left(\frac{h}{\sqrt{\pi}} \right)^n e^{-h^2(x_1^2 + x_2^2 + \dots + x_n^2)} dx_1 dx_2 \dots dx_n \quad (2)$$

Tìm cực trị của h:

$$\frac{dP_{ph}}{dh} = n \frac{h^{n-1}}{(\sqrt{\pi})^n} e^{-h^2 \sum x_i^2} + \frac{h^n}{(\sqrt{\pi})^n} [-2h \sum x_i^2] e^{-h^2 \sum x_i^2} = 0$$

$$\Rightarrow n - 2h^2 \sum x_i^2 = 0 \quad \Rightarrow \frac{1}{\sqrt{2h}} = \sqrt{\frac{\sum x_i^2}{n}} \quad (3)$$

Sai số TBBP (σ):

$$\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}} \quad (4)$$

21

Chương 2. Đánh giá sai số đo lường

Hàm phân bố tiêu chuẩn: $p(x) = \frac{1}{\sqrt{2\pi}\sigma} e^{-\frac{x^2}{2\sigma^2}} \quad (5)$

Xác suất xuất hiện các sai số có trị số $< \sigma$:

$$P(|x| < \sigma) = \frac{2}{\sqrt{2\pi}} \int_0^{\sigma} e^{-\frac{t^2}{2}} dt \quad (6)$$

$$t_i = h\sqrt{2}x_i = h\sqrt{2}\sigma = 1$$

$$P(|x| < \sigma) = \frac{2}{\sqrt{2\pi}} \int_0^{h\sqrt{2}\sigma} e^{-\frac{t^2}{2}} dt = \frac{2}{\sqrt{2\pi}} \int_0^1 e^{-\frac{t^2}{2}} dt$$

$$P(|x| < \sigma) = 0,638 \approx 2/3 \quad (7)$$

* Lấy σ để định giá sai số của KQ đo \Rightarrow độ **tin cậy** chưa đảm bảo.
 \Rightarrow lấy $M=3\sigma$ (sai số cực đại).

$$P(|x| < M) = \frac{2}{\sqrt{2\pi}} \int_0^3 e^{-\frac{t^2}{2}} dt = 0,997 \quad (8)$$

22

Chương 2. Đánh giá sai số đo lường

2. Trị số trung bình cộng:

- Đo X , thu được n các kết quả đo: a_1, a_2, \dots, a_n
- Các **sai số** của các lần đo riêng biệt: $x_1 = a_1 - X, x_2 = a_2 - X, \dots, x_n = a_n - X$
- Các x_i chưa biết $\Rightarrow X$ cần đo chưa biết
- Thực tế chỉ **xác định** được trị số gần đúng nhất với X (trị số có xác suất lớn nhất):

$$\bar{a} = \frac{a_1 + a_2 + \dots + a_n}{n} = \frac{\sum_{i=1}^n a_i}{n} \quad (9)$$

3. Sai số dư:

- Sai số mỗi lần đo: $x_i = a_i - x$ chưa biết vì x chưa biết.
- Sai số **dư** là sai số tuyệt đối của giá trị các lần đo a_i với \bar{a} : $\varepsilon_i = a_i - \bar{a}$

$$\sum_{i=1}^n \varepsilon_i = \sum_{i=1}^n a_i - n \cdot \bar{a} = \sum_{i=1}^n a_i - \sum_{i=1}^n a_i = 0 \quad (10)$$

- Thực tế: $\bar{a} \approx X$

23

Chương 2. Đánh giá sai số đo lường

$$\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}} = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}} \quad (11)$$

- Sai số TBBP của \bar{a} : $\sigma_{\bar{a}} = \frac{\sigma}{\sqrt{n}}$ (12)

4. Sai số TB:

$$d = \frac{\sum_{i=1}^n |\varepsilon_i|}{\sqrt{n(n-1)}} \quad (13)$$

5. Độ tin cậy và **khoảng** tin cậy:

Xác suất của các sai số có trị số **không** vượt quá 1 giá trị μ cho trước nào đó, bằng:

$$\Phi(t_i) = P(|\bar{a} - X| < \mu) = \frac{2}{\sqrt{2\pi}} \int_0^{\mu/\sigma_{\bar{a}}} e^{-\frac{t^2}{2}} dt, \quad t_i = \frac{\mu}{\sigma_{\bar{a}}}$$

24

Chương 2. Đánh giá sai số đo lường

Nếu biết P, dựa vào bảng hàm số $\Phi(t)$ trong sổ tay tra cứu về toán $\Rightarrow t = \frac{\mu}{\sigma_{\bar{a}}}$
hay $\mu = t\sigma_{\bar{a}}$

$$\Rightarrow |\bar{a} - X| < t\sigma_{\bar{a}} \quad (16)$$
$$\bar{a} - t\sigma_{\bar{a}} < X < \bar{a} + t\sigma_{\bar{a}}$$

Đó là **khoảng tin cậy**, khoảng này có **xác suất** chứa đựng trị số thực của đại lượng cần đo X là $P = \Phi(t)$. P là **độ tin cậy** của phép đánh giá.

Kết quả đo:

$$X = \bar{a} \pm t\sigma_{\bar{a}} \quad (n > 10) \quad (17)$$

Để đảm bảo độ tin cậy P = 0,997 thì lấy t=3 ta có:

$$X = \bar{a} \pm 3\sigma_{\bar{a}} \quad (18)$$

Quan hệ giữa độ tin cậy P, t, với $n > 10$ (bảng 1)

25

Chương 2. Đánh giá sai số đo lường

6. Sai số cực đại và sai số thô:

$$\text{Sai số cực đại } M = \pm 3\sigma \quad (n > 10)$$

$$M = \pm t_s \sigma \quad (2 \leq n \leq 10)$$

Sai số thô: sai số $|\varepsilon_i|$ của lần quan sát nào **lớn hơn** sai số cực đại thì đó là sai số thô.

7. Phân bố student:

$$\text{Khoảng tin cậy: } \bar{a} - t_s \sigma_{\bar{a}} < X < \bar{a} + t_s \sigma_{\bar{a}} \quad 2 \leq n \leq 10$$

Giá trị của t_s được cho trong bảng 2

2.4 Cách xác định kết quả đo:

Thực hiện đo n lần thu được các kết quả đo: a_1, a_2, \dots, a_n

1. Tính trị số **trung bình** cộng:

$$\bar{a} = \frac{\sum_{i=1}^n a_i}{n}$$

26

Chương 2. Đánh giá sai số đo lường

2. Tính sai số dư: $\varepsilon_i = a_i - \bar{a}$

Kiểm tra:

$$\sum_{i=1}^n \varepsilon_i = 0 \quad \text{hay không?}$$

3. Tính sai số TBBP:

$$\sigma = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}}$$

4. Kiểm tra xem có sai số **thô**?

nếu có sai số thô thì loại bỏ kết quả đo tương ứng và thực hiện lại bước 1-4

5. Tính sai số TBBP của trị số TB cộng:

$$\sigma_{\bar{a}} = \frac{\sigma}{\sqrt{n}}$$

27

Chương 2. Đánh giá sai số đo lường

6. Xác định kết quả đo: $X = \bar{a} \pm t\sigma_{\bar{a}}$ với $n > 10$

nếu $2 \leq n \leq 10$: $X = \bar{a} \pm t_s \sigma_{\bar{a}}$

* Cách viết hàng chữ số của KQ đo:

- Lấy $t\sigma_{\bar{a}}$ chỉ cần lấy với 2 số sau dấu phẩy.
- Lấy \bar{a} phải chú ý lấy chữ số sao cho bậc của số cuối của nó \geq bậc của hai con số của $t\sigma_{\bar{a}}$.

VD: kết quả đo là $X = 275,24 \pm 1,08$ thì phải viết lại là: $X = 275,2 \pm 1,1$

28

Bảng 1 Giá trị t theo giá trị xác suất cho trước

$\Phi(t)$	t	$\Phi(t)$	t
0,50	0,675	0,992	2,652
0,60	0,842	0,993	2,697
0,70	1,036	0,994	2,748
0,75	1,150	0,995	2,807
0,80	1,282	0,996	2,878
0,85	1,440	0,997	2,968
0,90	1,645	0,998	3,090
0,95	1,960	0,999	3,291
0,96	2,054	0,9995	3,481
0,97	2,170	0,9999	3,891
0,98	2,326	0,99999	4,417
0,99	2,576	0,999999	4,892
0,991	2,612	0,9999999	5,327

Bảng 2 Giá trị ts ứng với xác suất tin cậy P_{TC} và số lần đo n khác nhau

P_{TC} \ n	0,5	0,6	0,7	0,8	0,9	0,95	0,98	0,99	0,999
2	1,000	1,376	1,963	3,08	6,31	12,71	31,8	63,7	636,6
3	0,816	1,061	1,336	1,886	2,92	4,30	8,96	6,92	31,6
4	0,765	0,978	1,250	1,638	2,35	3,18	4,54	5,84	12,9
5	0,741	0,941	1,190	1,533	2,13	2,77	3,75	4,60	8,61
6	0,737	0,920	1,156	1,476	2,02	2,57	3,36	4,03	6,86
7	0,718	0,906	1,134	1,440	1,943	2,45	3,14	4,71	5,96
8	0,711	0,896	1,119	1,415	1,895	2,36	3,00	3,5	5,40
9	0,706	0,889	1,108	1,397	1,860	2,31	2,90	3,36	5,04
10	0,703	0,883	1,10	1,383	1,833	2,26	2,82	3,25	4,78

29

Chương 2. Đánh giá sai số đo lường

2.5 Sai số của phép đo gián tiếp:

Giả sử X là đại lượng cần đo bằng **phép đo** gián tiếp; Y, V, Z là các **đại lượng** đo được bằng phép đo trực tiếp

$$X = F(Y, V, Z)$$

$\Delta Y, \Delta V, \Delta Z$ là các **sai số** hệ thống tương ứng khi đo Y, V, Z ; ΔX là sai số hệ thống khi **xác định** X

$$X + \Delta X = F(Y + \Delta Y, V + \Delta V, Z + \Delta Z)$$

Các sai số có giá trị **nhỏ** nên:

$$X + \Delta X = F(Y, V, Z) + \frac{\partial F}{\partial Y} \Delta Y + \frac{\partial F}{\partial V} \Delta V + \frac{\partial F}{\partial Z} \Delta Z$$

$$\Rightarrow \Delta X = \frac{\partial F}{\partial Y} \Delta Y + \frac{\partial F}{\partial V} \Delta V + \frac{\partial F}{\partial Z} \Delta Z$$

30

Chương 2. Đánh giá sai số đo lường

$$\text{TH1: } X = aY + bV + cZ$$

$$\Delta X = a \Delta Y + b \Delta V + c \Delta Z$$

$$\text{TH2: } X = KY^\alpha V^\beta Z^\gamma$$

$$\Delta X = K\alpha Y^{\alpha-1} V^\beta Z^\gamma \Delta Y + K\beta Y^\alpha V^{\beta-1} Z^\gamma \Delta V + K\gamma Y^\alpha V^\beta Z^{\gamma-1} \Delta Z$$

Thực tế dùng **sai số** tương đối:

$$\delta_x = \frac{\Delta X}{X} = \alpha \frac{\Delta Y}{Y} + \beta \frac{\Delta V}{V} + \gamma \frac{\Delta Z}{Z}$$

$$\delta_x = \alpha \delta_y + \beta \delta_v + \gamma \delta_z$$

Xác định sai số TBBP của phép đo **gián tiếp** thông qua sai số TBBP của các phép đo trực tiếp thành phần

$$\sigma_x = \sqrt{\left(\frac{\partial F}{\partial Y} \sigma_y\right)^2 + \left(\frac{\partial F}{\partial V} \sigma_v\right)^2 + \left(\frac{\partial F}{\partial Z} \sigma_z\right)^2}$$

31

Chương 3. Các bộ chỉ thị trong máy đo

3.1 Nguyên tắc hoạt động chung của cơ cấu đo

Bao gồm 2 thành phần cơ bản : Tĩnh và động.

- Hoạt động theo **nguyên tắc** biến đổi liên tục điện năng thành **cơ năng** làm quay phần động của nó. Trong quá trình **quay** lực cơ sinh công cơ học một phần thắng lực ma sát, một phần làm biến đổi **thế năng** phần động.

- Quá trình biến đổi năng lượng trong CCD được thể hiện theo **chiều** biến đổi: dòng điện I_x (hoặc U_x) \rightarrow năng lượng điện từ W_{dt} ,

W_{dt} sẽ tương tác với phần **động** và phần tĩnh tạo ra F (lực) \rightarrow tạo mômen quay (M_q) \rightarrow góc quay α ; α tỷ lệ với $f(I_x)$ hoặc $\alpha = f(U_x)$

Giả sử cơ cấu đo có n phần **tĩnh** điện (mang điện tích) và n cuộn dây.

Thông thường **điện áp** được đưa vào cuộn dây. Năng lượng **điện từ** sinh ra được xác định như sau:

$$W_{dt} = \frac{1}{2} \sum_{j=1}^{i=n-1} C_{ij} U_{ij}^2 + \frac{1}{2} \sum_{i=1}^n L_i I_i^2 + \frac{1}{2} \sum_{j=1}^{i=n-1} M_{ij} I_i I_j$$

32

Chương 3. Các bộ chỉ thị trong máy đo

i : cuộn dây

j : phần tử mang điện tích

C_{ij}, U_{ij} : điện dung và điện áp giữa 2 phần tử tích điện i và j .

I_i, I_j : dòng điện trong các cuộn dây i và j .

L_i : điện cảm của cuộn dây i

M_{ij} : hồ cảm giữa hai cuộn dây i và j

Năng lượng điện từ sinh ra phụ thuộc vào điện áp, điện dung, dòng điện, cuộn cảm và hồ cảm.

Tương tác giữa phần **tĩnh** và phần động tạo ra 1 momen **quay** bằng sự biến thiên của năng lượng từ trên sự biến thiên góc quay.

$$M_q = \frac{dW_{dt}}{d\alpha}$$

dW_{dt} : sự biến thiên của năng lượng từ

$d\alpha$: sự biến thiên của góc quay α

33

Chương 3. Các bộ chỉ thị trong máy đo

Để tạo ra sự phụ thuộc giữa góc **quay** và giá trị đo; trong khi đo người ta sử dụng thêm **lò xo** phản kháng để tạo ra momen phản kháng **chống** lại sự chuyển động của phần động.

$$M_{pk} = -D\alpha$$

D : là hệ số phản kháng của lò xo

Kim chỉ thị sẽ dừng lại ở vị trí cân bằng khi

$$M_{pk} = M_q \Leftrightarrow D\alpha = \frac{dW_{dt}}{d\alpha} \Rightarrow \alpha = \frac{1}{D} \frac{dW_{dt}}{d\alpha}$$

W_{dt} : phụ thuộc vào điện áp, dòng điện đặt vào cuộn dây.

34

Chương 3. Các bộ chỉ thị trong máy đo

3.2 Cơ cấu chỉ thị kim:

Một số dụng cụ đo độ lệch:

- Dụng cụ đo từ điện kiểu nam châm vĩnh cửu (TĐNCVC).
- Dụng cụ đo điện động.
- Dụng cụ đo kiểu **điện từ**.

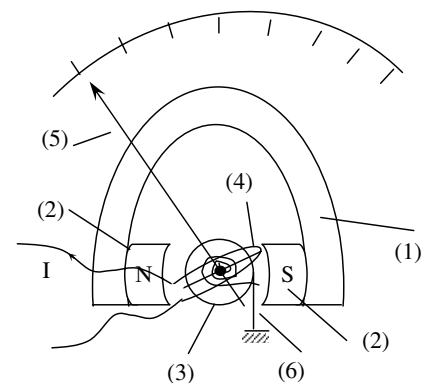
3.2.1 Bộ chỉ thị kiểu từ điện: hoạt động theo nguyên tắc biến đổi **điện năng** thành cơ năng nhờ sự **tương tác** giữa từ trường của một nam châm vĩnh cửu và từ trường của **dòng điện** qua 1 khung dây động

35

Chương 3. Các bộ chỉ thị trong máy đo

1. Cấu tạo:

- **Phần tĩnh:** gồm 1 nam châm vĩnh cửu (1), hai má cực từ (2), 1 **lõi sắt** từ (3). Giữa (2) và (3) tạo thành 1 khe hẹp hình vành khuyên cho phép 1 khung dây quay xung quanh và có từ trường **đều** hướng tâm (B)
- **Phần động:** gồm 1 khung dây nhẹ (4) có thể **quay** xung quanh trục của 1 lõi sắt từ, 1 kim chỉ thị (5) được gắn vào **trục** của khung dây, 1 lò xo phản kháng (6) với 1 đầu được gắn vào trục của khung dây, đầu còn lại được gắn với **vỏ** máy.



Để định vị kim đúng điểm `0` khi chưa đo thì một đầu của lò xo **phản kháng** ở trước được liên hệ với một vít chỉnh `0` ở chính giữa mặt trước của **cơ cấu** đo.

36

Chương 3. Các bộ chỉ thị trong máy đo

2. Hoạt động:

- Dòng điện trong **cuộn dây** của cơ cấu TĐNCVC phải chạy theo một chiều nhất định để cho **kim** dịch chuyển (theo chiều dương) từ vị trí `0` qua suốt thang đo.
- Đảo chiều dòng điện \rightarrow cuộn dây quay theo chiều **ngược** lại và kim bị lệch về phía trái điểm `0`. Do đó các đầu nối của dụng cụ TĐNCVC được đánh dấu `+` và `-` để cho biết **chính xác** cực cần nối. Cơ cấu TĐNCVC được coi là có phân cực.
- Phương trình mô men quay và thang đo:

Khi có dòng điện I chạy qua khung dây sẽ tạo ra 1 từ trường **tương tác** với từ trường B của NCVC \rightarrow tạo ra 1 mômen quay:

$$M_q = \frac{dW_e}{d\alpha} = I \frac{d\phi}{d\alpha}$$

$d\phi = B.N.S.d\alpha$: độ biến thiên của từ thông qua khung dây

B : từ trường NCVC

37

Chương 3. Các bộ chỉ thị trong máy đo

N : số vòng dây

S : diện tích khung dây

$d\alpha$: độ biến thiên góc quay của khung dây

$$M_q = I.B.N.S$$

Mô men quay M_q làm quay khung dây, khi đó **mômen** phản kháng do lò xo phản kháng **tác động** vào khung dây tăng

$$M_{pk} = D.\alpha \quad (3.5)$$

D - hệ số phản kháng của lò xo

α - góc quay của kim

Khi mômen quay M_q **cân bằng** với mômen phản kháng M_p của lò xo thì kim sẽ dừng lại trên mặt độ số ứng với một **góc** α nào đó.

$$M_q = -M_{pk} \quad (3.6)$$

$$\leftrightarrow I.B.N.S = D.\alpha$$

$$\leftrightarrow \alpha = \frac{B.N.S}{D} I = S_0.I$$

$$S_0 = \frac{B.N.S}{D} \quad \text{là } \mathbf{\text{độ nhảy}}$$
 của cơ cấu đo

38

Chương 3. Các bộ chỉ thị trong máy đo

3. Đặc điểm của cơ cấu đo từ điện:

+ ưu điểm:

- Thang đo **tuyến tính** → có thể khắc độ thang đo của dòng điện I theo góc quay của **kim** chỉ thị
- Độ nhạy cơ cấu đo lớn
- Dòng toàn thang (I_{tt}) rất nhỏ (cỡ μA)
- Độ **chính xác** cao, có thể tạo ra các thang đo có cấp chính xác tới 0,5%
- Ít chịu ảnh hưởng của **điện từ trường** bên ngoài.

+ Nhược điểm:

- Cấu tạo **phức tạp**, dễ bị hư hỏng khi có va đập mạnh
 - Chịu quá tải **kém** do dây quấn khung có đường kính nhỏ
 - Chỉ làm việc với dòng 1 chiều, muốn làm việc với dòng xoay chiều phải có thêm **điốt** nắn điện
- * Ứng dụng: dùng rất nhiều làm cơ cấu chỉ thị cho các dụng cụ đo điện như Vônmet, Ampemét, ..., các phép đo cầu cân bằng

39

Chương 3. Các bộ chỉ thị trong máy đo

3.2.2 Cơ cấu điện từ: hoạt động theo nguyên lý: năng lượng **điện từ** được biến đổi liên tục thành cơ năng nhờ sự tương tác giữa **từ trường** của cuộn dây tĩnh khi có dòng điện đi qua với phần động của cơ cấu là các lá sắt từ

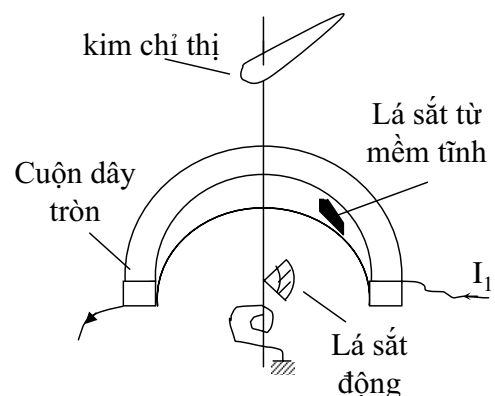
1. Cấu tạo: có 2 loại

- Loại cuộn dây hình tròn.
- Loại cuộn dây hình dẹt

+ Loại cuộn dây hình tròn:

- Phần tĩnh: là 1 cuộn dây hình trụ tròn, phía trong thành ống có gắn **lá sắt từ** mềm uốn quanh

- Phần động: gồm 1 lá sắt từ cũng được uốn cong và gắn vào **trục quay** nằm đối diện. Trên trục quay gắn kim chỉ thị và **lò xo** phản kháng

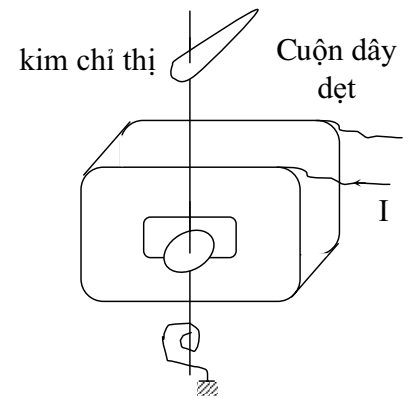


40

Chương 3. Các bộ chỉ thị trong máy đo

+ Loại cuộn dây dẹt:

- Phần tĩnh: gồm 1 cuộn dây dẹt, ở giữa có 1 khe hẹp.
- Phần động: gồm 1 đĩa sắt từ được gắn lệch tâm, chỉ một phần nằm trong khe hẹp và có thể quay quanh trục. Trên trục của đĩa sắt từ có gắn kim chỉ thị và lò xo phản kháng



2. Nguyên lý hoạt động chung:

Khi có dòng I điện chạy qua cuộn dây tĩnh sẽ tạo ra một năng lượng từ trường

$$W_{tt} = \frac{1}{2} LI^2$$

với L là điện cảm cuộn dây, có giá trị tùy thuộc vào vị trí tương đối của lá sắt từ động và tĩnh

Sự biến thiên năng lượng từ trường theo góc quay tạo ra mômen quay → trục quay → kim chỉ thị quay

$$M_q = \frac{dW_{tt}}{d\alpha}$$

41

Chương 3. Các bộ chỉ thị trong máy đo

Khi kim chỉ thị quay → mômen phản kháng tăng: $M_{pk} = D \cdot \alpha$

Tại vị trí cân bằng: $M_{pk} = -M_q$

$$\rightarrow D\alpha = \frac{dW_{tt}}{d\alpha} = \frac{1}{2} I^2 \frac{dL}{d\alpha}$$

$$\rightarrow \alpha = \frac{1}{D} \frac{dW_{tt}}{d\alpha} = \frac{1}{2D} \frac{dL}{d\alpha} I^2$$

$$\rightarrow \alpha = S_0 I^2 \quad , \quad S_0 = \frac{1}{2D} \frac{dL}{d\alpha}$$

Góc quay của kim chỉ thị tỷ lệ với bình phương của I qua cuộn dây

3. Đặc điểm của CCD điện từ:

+ Ưu điểm:

- ✓ CCD từ điện có thể làm việc với dòng xoay chiều.
- ✓ Có cấu tạo vững chắc, khả năng chịu tải tốt.

42

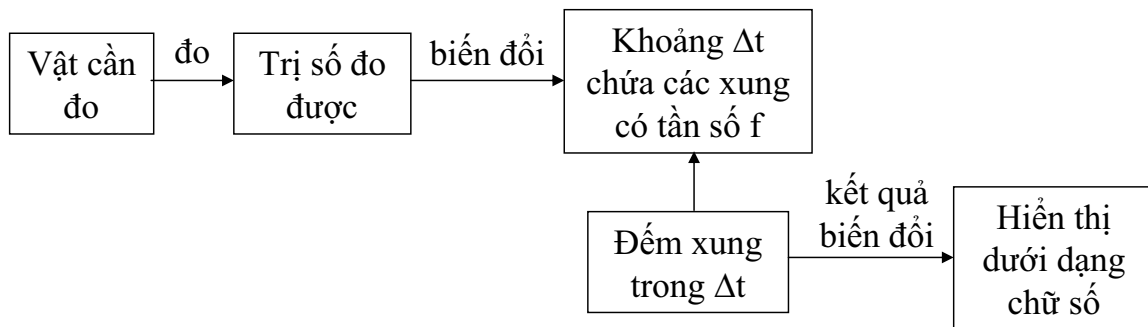
Chương 3. Các bộ chỉ thị trong máy đo

+ Nhược điểm:

- ✓ Độ nhạy **kém** do từ trường phân tĩnh yếu
- ✓ Thang đo **phi** tuyến
- ✓ Độ chính xác **thấp** do dễ ảnh hưởng của từ trường bên ngoài do tổn hao sắt từ lớn

Tuy nhiên vẫn được dùng nhiều trong các đồng hồ đo điện áp lớn

3.3 Cơ cấu chỉ thị số:



43

Chương 3. Các bộ chỉ thị trong máy đo

1. Nguyên lý hoạt động chung: các cơ cấu đo hiển thị số thường dùng phương pháp biến đổi **trị số** của đại lượng đo ra khoảng **thời gian** có độ lâu Δt phụ thuộc trị số đo chứa đầy các **xung** liên tiếp với tần số nhất định.

Thiết bị chỉ thị **đếm** số xung trong khoảng thời gian Δt và thể hiện kết quả phép đếm dưới dạng **chữ số** hiển thị.

2. Các đặc điểm:

(a) Các ưu điểm:

- ✓ Độ **chính xác** đo lường cao.
- ✓ Chỉ thị kết quả đo dưới dạng chữ số nên dễ đọc.
- ✓ Có khả năng **tự** chọn thang đo và phân cực
- ✓ Trở kháng **vào** lớn.
- ✓ Có thể lưu lại các kết quả đo để đưa vào **máy tính**.
- ✓ Dùng thuận tiện cho đo từ xa.

(b) Các nhược điểm:

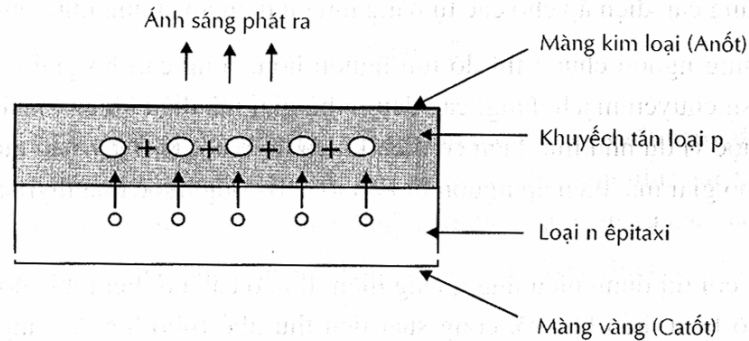
- ✓ Sơ đồ phức tạp
- ✓ Giá thành cao
- ✓ Độ bền vững nhỏ

44

Chương 3. Các bộ chỉ thị trong máy đo

3.3.1 Bộ chỉ thị số dùng điốt phát quang (LED_ Light Emitting Diode)

-Do sự **tái hợp** của các phân tử mang điện (điện tử và lỗ trống) của lớp tiếp xúc p-n khi định thiên **thuận** (các e^- vượt từ phía n và tái hợp với các **lỗ trống** tại phía p), các phân tử mang điện sẽ **phát** ra năng lượng dưới dạng nhiệt và ánh sáng.



-Nếu vật liệu bán dẫn **trong suốt** thì ánh sáng được phát ra và lớp tiếp xúc p-n là **nguồn sáng**. Nó là nguồn **điốt** phát quang (LED).

-Khi định thiên thuận, phân tử ở trạng thái **đóng** và phát sáng.

-Khi định thiên **ngược**, phân tử ở trạng thái **ngắt**.

45

Chương 3. Các bộ chỉ thị trong máy đo

- Sự tái hợp của các **phần tử** mang điện xảy ra trong vật liệu loại p, nên miền p là bề mặt của phần tử **điốt**. Để có sự phát sáng tối đa, màng anốt kim loại được cho **kết tủa** quanh mép của vật liệu loại p. Đầu nối của catốt của phần tử loại này là màng kim loại ở **đáy** của miền loại n.

* LED 7 đoạn:

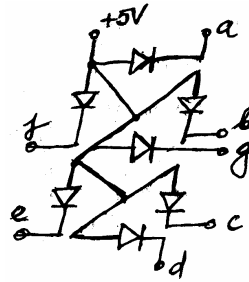
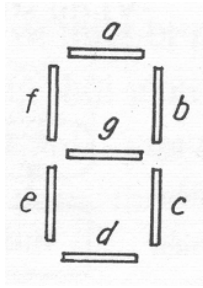
- Các dụng cụ đo hiển thị **số** thường dùng bộ chỉ thị 7 đoạn sáng ghép lại với nhau theo hình số **8**. Các đoạn sáng là các **điốt** phát quang. Khi cho dòng điện chạy qua những **đoạn** thích hợp có thể hiện hình bất kỳ số nào từ 0-9.
- Có 2 loại: LED 7 đoạn sáng **Anốt** chung
LED 7 đoạn sáng Catốt chung

LED 7 đoạn sáng Catốt chung: catốt của tất cả các điốt đều được **nối** chung với điểm có điện thế bằng 0 (hay cực âm của nguồn). Tác động vào đầu vào (anốt) của điốt mức logic 1 \rightarrow điốt sáng.

LED 7 đoạn sáng Anốt chung: các **anốt** được nối chung với cực dương của nguồn (mức logic 1). Tác động vào đầu vào (Catốt) của điốt mức logic 0 \rightarrow điốt sáng.

46

Chương 3. Các bộ chỉ thị trong máy đo



Độ **sụt áp** khi phân cực thuận điốt là 1,2V và **dòng thuận** khi có độ chói hợp lí là 20mA.

Nhược điểm: cần **dòng** tương đối lớn.

Ưu điểm: nguồn **điện áp** một chiều thấp, khả năng chuyển mạch nhanh, bền, kích thước bé.

3.3.2 Bộ chỉ thị số dùng tinh thể lỏng (LCD):

-Tinh thể lỏng là tên **trạng thái** của một vài hợp chất hữu cơ đặc biệt. Các chất này **nóng chảy** ở 2 trạng thái: lúc đầu ở trạng thái nóng chảy **liên tục**, sau đó nếu nhiệt độ tiếp tục **tăng** thì chuyển sang chất lỏng **đẳng hướng** bình thường.

-Pha **trung gian** giữa hai trạng thái này là trạng thái **tinh thể** lỏng (vừa có tính chất lỏng vừa có tính chất tinh thể).

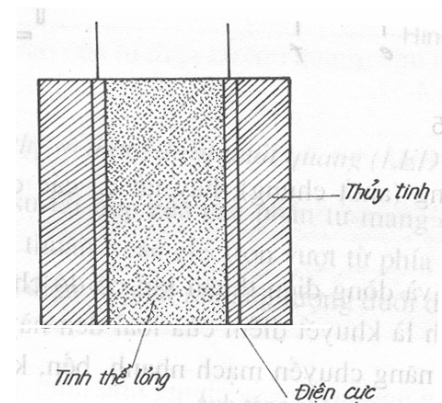
47

Chương 3. Các bộ chỉ thị trong máy đo

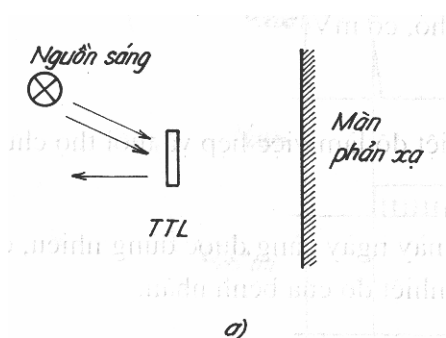
-Bộ **chỉ thị** dùng tinh thể lỏng (LCD) thường được bố trí cũng theo dạng số **7 đoạn** như bộ chỉ thị LED.

-Trên 2 tấm thủy tinh được **phủ** một lớp kim loại dẫn điện làm nên 2 **điện cực** trong suốt, giữa 2 lớp kim loại là lớp **chất lỏng** tinh thể.

-Khi chỉ thị chữ số, ngoài **điện áp** đặt vào 2 điện cực của phần tử còn cần **nguồn sáng** đặt phía trước hay phía sau của bộ **chỉ thị** và **phông**.



Cấu tạo mỗi thanh



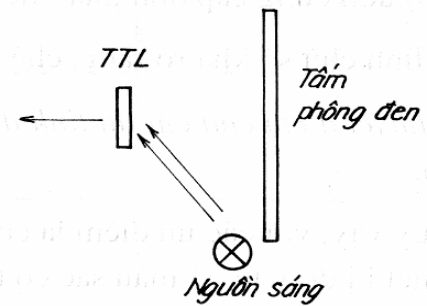
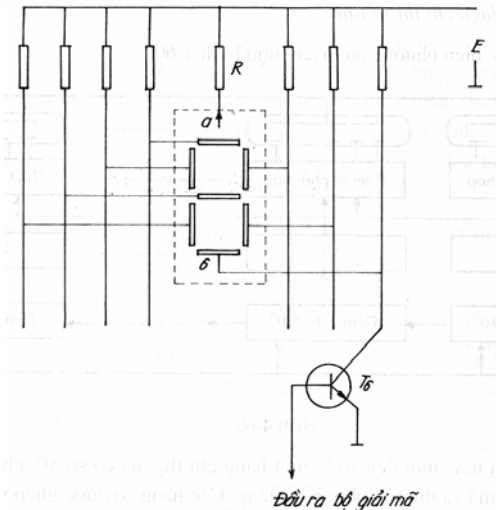
(a) nguồn sáng đặt trước: khi có tín hiệu thì **tinh thể lỏng** có **ánh sáng** phản xạ từ gương.

48

Chương 3. Các bộ chỉ thị trong máy đo

-(b) nguồn sáng đặt sau: khi có tín hiệu thì tinh thể lỏng có ánh sáng đi qua tạo nên hình số trên màn hình. Màn hình là tấm phospho đen.

-Nguồn điện cung cấp là nguồn 1 chiều hoặc là nguồn điện áp xung. VD:



b)

- + Đầu chung của các phần tử chỉ thị LCD nối với +E qua R.
- + Các điện cực riêng nối với các đầu ra điều khiển.
- + Khi transistor T6 tắt, $U_{6a} = 0 \rightarrow$ phần tử 6 không chỉ thị.
- + Khi T6 thông, $U_{6a} = +E \rightarrow$ đủ kích thích để phần tử 6 trở nên trong suốt, cho ánh sáng đi qua.

49

Chương 3. Các bộ chỉ thị trong máy đo

Ưu điểm của chỉ thị tinh thể lỏng:

- ✓ Nguồn cung cấp đơn giản, tiêu thụ công suất nhỏ, cỡ mW
- ✓ Kích thước bé, phù hợp với các thiết bị đo dùng mạch tổ hợp, kỹ thuật vi điện tử.
- ✓ Hình chữ số khá rõ ràng, chế tạo đơn giản.

Nhược điểm:

- ✓ dải nhiệt độ làm việc hẹp ($10^{\circ}\text{C}-55^{\circ}\text{C}$)
- ✓ tuổi thọ chưa thật cao

Tuy vậy các ưu điểm là cơ bản nên loại này ngày càng được dùng nhiều, đặc biệt là trong thiết bị đo y tế vì màu sắc có thể thay đổi theo nhiệt độ bệnh nhân.

50

Chương 4. Máy hiện sóng (Ôxilô)

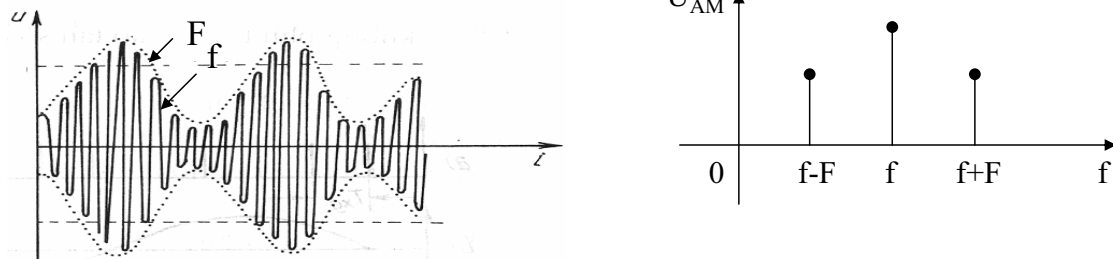
4.1 Nguyên lý quan sát tín hiệu trên MHS:

1. Phương pháp vẽ dao động đồ của tín hiệu

- Một tín hiệu thường được biểu diễn dưới 2 dạng:

+ Hàm theo thời gian: $u = f(t)$

+ Hàm số theo tần số: $u = \varphi(f)$



- Để quan sát dạng sóng, đo các đặc tính và các tham số của tín hiệu → dùng một máy đo đa năng là MHS (Ôxilô).
- MHS là một loại máy vẽ di động theo 2 chiều X và Y để hiển thị dạng tín hiệu đưa vào cần quan sát theo tín hiệu khác hay theo thời gian. `Kim bút vẽ` của máy là một chấm sáng, di chuyển trên màn hình của ống tia điện tử theo qui luật của điện áp đưa vào cần quan sát.

51

Chương 4. Máy hiện sóng (Ôxilô)

* Các loại ôxilô:

-Ôxilô tần thấp, ôxilô tần cao, ôxilô siêu cao tần

-Ôxilô xung (τ/T bé)

-Ôxilô 2 tia; ôxilô nhiều kênh

-Ôxilô có nhớ (loại tương tự và loại số)

-Ôxilô số; ôxilô có cài đặt VXL

2. Công dụng, tính năng của Ôxilô:

Ôxilô là một máy đo vạn năng, nó có các tính năng:

-Quan sát toàn cảnh tín hiệu

-Đo các thông số cường độ của tín hiệu:

+ đo điện áp, đo dòng điện, đo công suất

+ đo tần số, chu kì, khoảng thời gian của tín hiệu

+ đo độ di pha của tín hiệu

+ vẽ tự động và đo được đặc tính phổ của tín hiệu

+ vẽ đặc tuyến Vôn-Ampe của linh kiện

+vẽ tự động, đo đặc tuyến biên độ-tần số của mạng 4 cực

52

Chương 4. Máy hiện sóng (Ôxilô)

3. Các chỉ tiêu kỹ thuật chủ yếu của Ôxilô:

- Phạm vi tần số công tác: được xác định bằng phạm vi tần số quét.
- Độ nhạy (hệ số lái tia theo chiều dọc): mV/cm
Là mức điện áp cần thiết đưa đến đầu vào kênh lệch dọc bằng bao nhiêu mV để tia điện tử dịch chuyển được độ dài 1 cm theo chiều dọc của màn sáng.
Độ nhạy cũng có thể được tính bằng mm/V.
- Đường kính màn sáng: Ôxilô càng lớn, chất lượng càng cao thì đường kính màn sáng càng lớn (thông thường khoảng 70mm-150 mm).
- Ngoài ra còn có hệ số lái tia theo chiều ngang, trở kháng vào,...

4. Chế độ quét tuyến tính liên tục

a) Nguyên lí quét đường thẳng trong MHS

- Đưa điện áp của tín hiệu cần nghiên cứu lên cặp phiến lệch Y, và điện áp quét răng cưa lên cặp phiến lệch X.

53

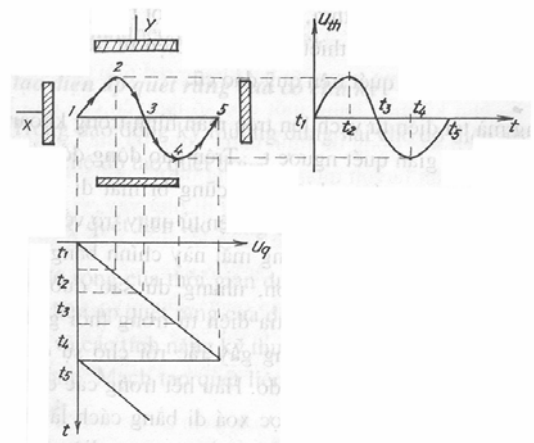
Chương 4. Máy hiện sóng (Ôxilô)

- Do tác dụng đồng thời của cả hai điện trường lên 2 cặp phiến mà tia điện tử dịch chuyển cả theo phương trục X và Y.
- Quỹ đạo của tia điện tử dịch chuyển trên màn sẽ vạch nên hình dáng của điện áp nghiên cứu biến thiên theo thời gian.

Chú ý: điện áp quét là hàm liên tục theo thời gian → quét liên tục
điện áp quét là hàm gián đoạn theo thời gian → quét dợt

b) Nguyên lý quét tuyến tính liên tục

- Điện áp quét tuyến tính liên tục có tác dụng lái tia điện tử dịch chuyển lặp đi lặp lại 1 cách liên tục theo phương ngang tỷ lệ bậc nhất với thời gian.
- Để quét tuyến tính liên tục cần phải dùng điện áp biến đổi tuyến tính liên tục (tăng tuyến tính hay giảm tuyến tính)

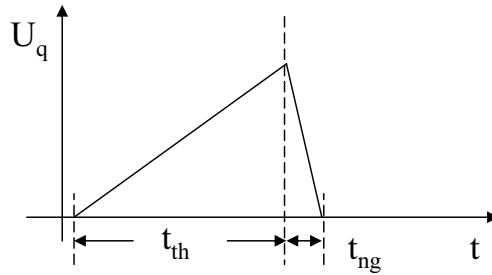


Quét t^2 liên tục với $T_q = T_{th}$

54

Chương 4. Máy hiện sóng (Ôxilô)

Chu kỳ quét: $T_q = t_{th} + t_{ng}$



Thông thường: $t_{ng} \leq 15\% t_{th}$ tức là t_{ng} rất nhỏ hơn t_{th} nên có thể coi $T_q \approx t_{th}$, lí tưởng: $t_{ng} = 0$ ($T_q = t_{th}$)

-Nếu tần số quét đủ cao, màn huỳnh quang có độ dư huy đủ mức cần thiết thì khi mới chỉ có U_q đặt vào cặp phiến X đã có một đường sáng theo phương ngang. Khi có cả U_{th} đặt vào cặp phiến Y và nếu $T_q = nT_{th}$ ($n \in N$) thì trên màn xuất hiện dao động đều của một hay vài chu kỳ của điện áp nghiên cứu (U_{th}).

-Nếu $T_q \neq nT_{th}$ thì dao động đều không đứng yên mà luôn di động rồi loạn \rightarrow khó quan sát. Hiện tượng này gọi là không đồng bộ (không đồng pha giữa U_q và U_{th}).

55

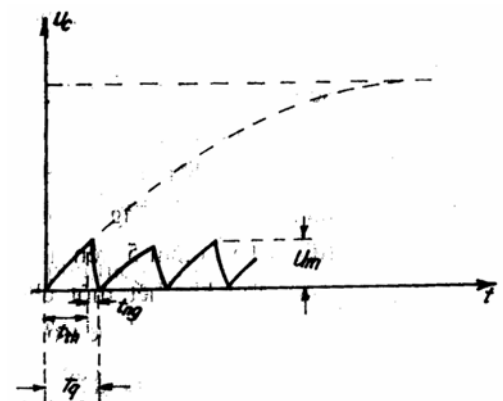
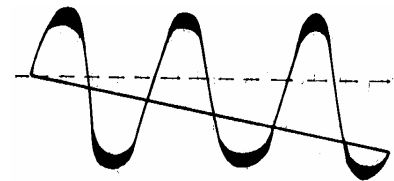
Chương 4. Máy hiện sóng (Ôxilô)

-Thực tế, $t_{ng} \neq 0$. Vì $t_{ng} \ll t_{th}$ nên đường sáng mà tia điện tử vạch lên trên màn trong khoảng t_{th} sáng hơn so với đường sáng trong khoảng t_{ng} . Trên dao động đều của điện áp n /cứu cũng bị mất đi một phần chu kỳ ($= t_{ng}$) để tia điện tử quay trở về vị trí ban đầu.

-Xóa đường vạch sáng của tia điện tử trong khoảng t_{ng} : ứng với lúc có t_{ng} thì tạo nên một xung điện áp âm có độ rộng đúng bằng t_{ng} đưa tới cực điều chế của ống tia điện tử.

-Khi điện áp quét răng cưa không thẳng \rightarrow méo dao động đều do tốc độ quét không đều.

Giải pháp: cải tiến mạch điện để điện áp quét răng cưa có dạng gần như lí tưởng



56

Chương 4. Máy hiện sóng (Ôxilô)

-Hệ số không đường thẳng (γ):

$$\gamma = \frac{\left(\frac{dU}{dt}\right)_{\max} - \left(\frac{dU}{dt}\right)_{\min}}{\left(\frac{dU}{dt}\right)_{tb}} (\%) = 2 \frac{\left(\frac{dU}{dt}\right)_{\max} - \left(\frac{dU}{dt}\right)_{\min}}{\left(\frac{dU}{dt}\right)_{\max} + \left(\frac{dU}{dt}\right)_{\min}} (\%)$$

Để có ảnh quan sát với chất lượng cao cần:

- $t_{ng} \ll t_{th}$ hay $T_q \approx t_{th}$
- Điều kiện đồng bộ phải thỏa mãn: $T_q = nT_{th}$
- Phải có mạch tắt tia quét ngược.

5. Nguyên lý quét đợi

- Với xung có độ xấp lớn (τ/T bé), có chu kì hoặc không có chu kì \rightarrow quét đợi.
- Quét đợi: điện áp quét chỉ xuất hiện khi có xung nghiên cứu đưa đến kênh Y của MHS.

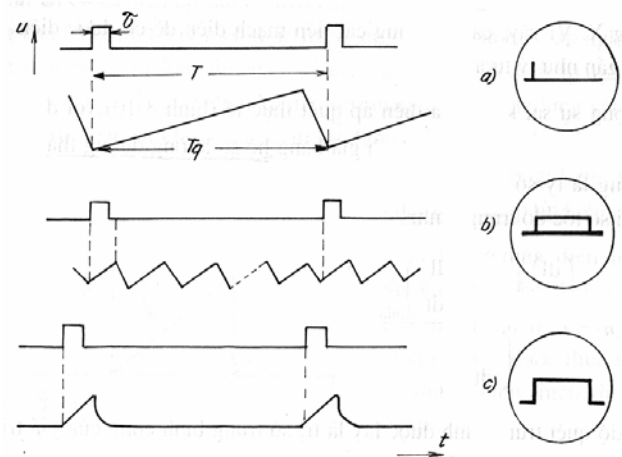
57

Chương 4. Máy hiện sóng (Ôxilô)

(a) $T_q = T_{th}$; tín hiệu chỉ xuất hiện trong một t/g rất bé ($\tau \ll T_{th}$) \rightarrow dao động đồ có hình dáng xung rất bé \rightarrow không tiến hành quan sát đo lường được.

(b) $T_q = T_{th}/6$ (quét liên tục):

- Hình dáng xung đã được khuếch đại ra.
- Đường trên mờ, đường dưới đậm \rightarrow khó quan sát
- Khó thực hiện đồng bộ \rightarrow dao động đồ không ổn định



NX: không quan sát được dạng xung một cách đầy đủ (sườn xung, đỉnh xung,...).

(c) Quét đợi: chỉ có điện áp quét khi có tín hiệu nghiên cứu.

- Hình dáng xung đã được khuếch đại ra.
- Đường trên đậm \rightarrow dễ quan sát
- Để quan sát toàn bộ xung nghiên cứu \rightarrow điều chỉnh để $\tau_q > \tau$ một chút

58

Chương 4. Máy hiện sóng (Ôxilô)

6. Nguyên lý đồng bộ:

-Khi quan sát dạng tín hiệu trên MHS, đôi khi ảnh bị trôi, nháy,... là do mất đồng bộ.

$$* \left(n - \frac{1}{4} \right) T_{th} < T_{q1} < n T_{th} \quad , \quad (n \in N)$$

$$\text{Minh họa } \frac{3}{4} T_{th} < T_{q1} < T_{th} :$$

ảnh I, II, III là các dao động đồ tương ứng tại các chu kì quét tương ứng. Nó phân bố lần lượt từ trái qua phải, do tính chất lưu ảnh của màn hình các ảnh sẽ mờ dần theo thứ tự tương ứng \rightarrow cảm giác dao động đồ chuyển động từ trái qua phải.

$$* n T_{th} < T_{q2} < \left(n + \frac{1}{4} \right) T_{th}$$

$$\frac{T_{th}}{T_{q2}} \neq \frac{a}{b} \rightarrow \text{tương tự, dao động đồ có cảm giác chuyển động từ phải qua trái}$$

59

Chương 4. Máy hiện sóng (Ôxilô)

$$* \frac{T_{th}}{T_{q3}} = \frac{a}{b} \quad (\text{minh họa } \frac{T_{th}}{T_{q3}} = \frac{4}{3}):$$

Dao động đồ đứng yên nhưng không phản ánh đúng dạng tín hiệu cần quan sát mà chỉ gồm những đoạn tín hiệu khác nhau cần quan sát mà thôi.

$$* T_q = n T_{th} \quad (\text{minh họa } T_q = T_{th}), \quad n \in N$$

Dao động đồ ổn định và phản ánh đúng dạng tín hiệu cần quan sát.

\rightarrow Điều kiện đồng bộ: $T_q = n T_{th}$

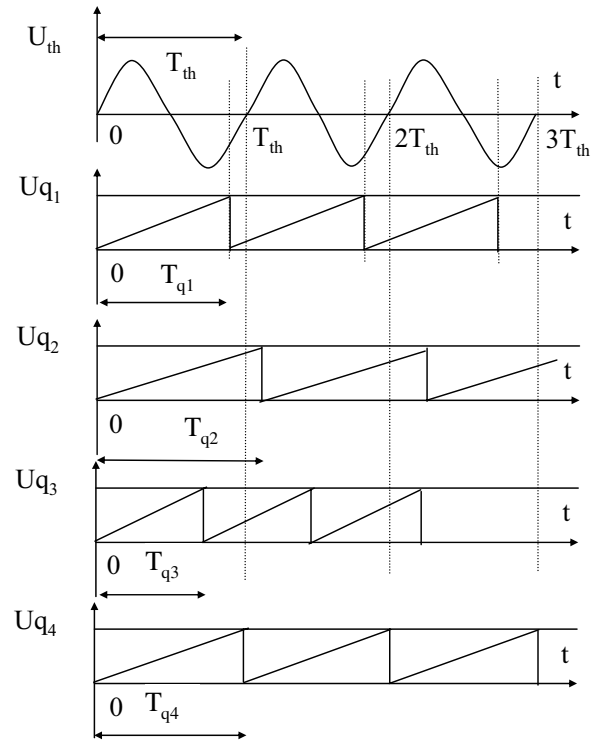
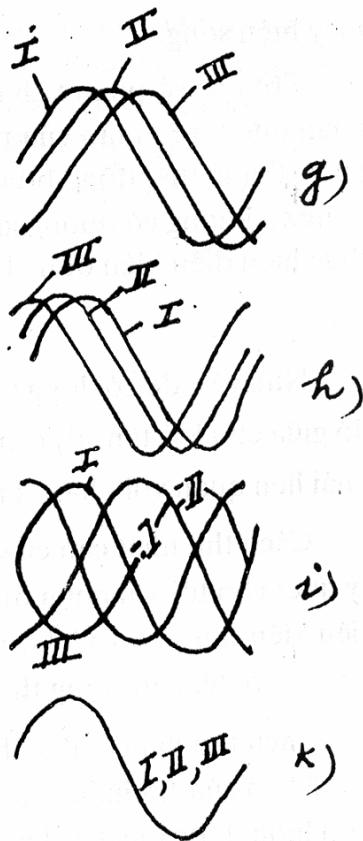
Quá trình thiết lập và duy trì điều kiện này là quá trình đồng bộ của MHS

-Các chế độ đồng bộ:

- + Đồng bộ trong: tín hiệu đồng bộ lấy từ kênh Y của MHS
- + Đồng bộ ngoài (EXT)
- + Đồng bộ lưới (LINE)

60

Chương 4. Máy hiện sóng (Ôxilô)



Chương 4. Máy hiện sóng (Ôxilô)

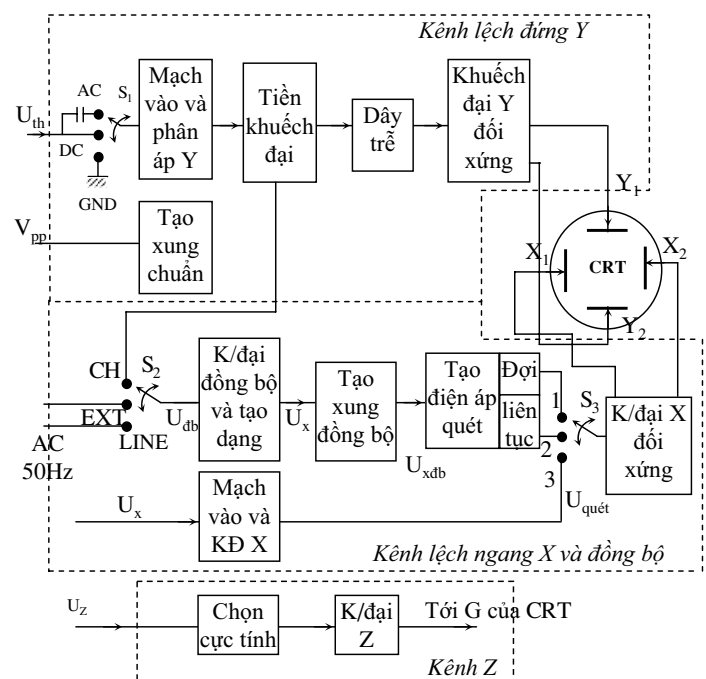
4.2 Sơ đồ cấu tạo một MHS điển hình

1. Cấu tạo MHS:

- Ống tia điện tử
- Kênh lệch đứng Y
- Kênh lệch ngang X và đồng bộ
- Kênh Z (khống chế độ sáng)

* Ống tia điện tử:

- + là bộ phận trung tâm của MHS, sử dụng loại ống 1 tia khống chế bằng điện trường
- + Có nhiệm vụ hiển thị dạng sóng trên màn hình và là đối tượng điều khiển chính (U_y, U_x, U_G).



Hình: Sơ đồ khối MHS 1 kênh dùng ống tia điện tử

Chương 4. Máy hiện sóng (Ôxilô)

* Kênh lệch đứng Y: có nhiệm vụ nhận tín hiệu vào cần quan sát, biến đổi và tạo ra điện áp phù hợp cung cấp cho cặp lái đứng Y_1, Y_2 . Gồm các khối chức năng:

+ Chuyển mạch kết nối đầu vào S_1 : cho phép chọn chế độ hiển thị tín hiệu.

S_1 tại AC: chỉ hiển thị thành phần xoay chiều của U_{th} .

S_1 tại DC: hiển thị cả thành phần một chiều và xoay chiều của U_{th} .

S_1 tại GND: chỉ quan sát tín hiệu nối đất (0V).

+ Mạch vào phân áp Y: có nhiệm vụ phối hợp trở kháng và phân áp tín hiệu vào để tăng khả năng đo điện áp cao. Thường dùng các khâu phân áp R-C mắc liên tiếp nhau, hệ số phân áp không phụ thuộc vào tần số. Chuyển mạch phân áp được đưa ra ngoài mặt máy và kí hiệu là Volts/Div.

+ Tiền khuếch đại: có nhiệm vụ khuếch đại tín hiệu, làm tăng độ nhạy chung của kênh Y. Thường dùng các mạch KĐ có trở kháng vào lớn và có hệ số KĐ lớn.

+ Dây trễ: có nhiệm vụ giữ chậm tín hiệu trước khi đưa tới KĐ Y đối xứng, thường dùng trong các chế độ quét đợi để tránh mất một phần sườn trước của tín hiệu khi quan sát. Thường dùng các khâu L-C mắc liên tiếp.

63

Chương 4. Máy hiện sóng (Ôxilô)

+ KĐ Y đối xứng: có nhiệm vụ KĐ tín hiệu, làm tăng độ nhạy chung của kênh Y, đồng thời tạo ra điện áp đối xứng để cung cấp cho cặp lái đứng $Y_1 Y_2$.

+ Tạo điện áp chuẩn: tạo ra điện áp chuẩn có dạng biên độ, tần số biết trước, dùng để kiểm chuẩn lại các hệ số lệch tia của MHS

* Kênh lệch ngang X và đồng bộ: có nhiệm vụ tạo ra điện áp quét phù hợp về dạng và đồng bộ về pha so với $U_{Y1, Y2}$ để cung cấp cho cặp lái ngang $X_1 X_2$

+ Chuyển mạch đồng bộ S_2 : cho phép chọn các tín hiệu đồng bộ khác nhau.

S_2 tại CH: tự đồng bộ ($U_{db} = U_{th}$)

S_2 tại EXT: đồng bộ ngoài ($U_{db} = U_{EXT}$), tín hiệu đồng bộ được đưa qua đầu vào EXT.

S_2 tại LINE: đồng bộ với lưới điện AC 50Hz ($U_{db} = U_{AC50Hz}$) lấy từ nguồn nuôi.

+ KĐ đồng bộ và tạo dạng: k/đại tín hiệu U_{db} phù hợp và tạo ra dạng xung nhọn đơn cực tính có chu kì: $T_x = T_{db}$

64

Chương 4. Máy hiện sóng (Ôxilô)

+ Tạo xung đồng bộ: chia tần U_x và tạo ra xung đồng bộ có chu kì: $T_{xđb} = nT_x = nT_{đb}$. Xung này sẽ điều khiển bộ tạo điện áp quét để tạo ra U_q răng cưa tuyến tính theo chế độ quét đợi hoặc quét liên tục và có chu kì $T_q = T_{xđb}$.

+ KĐ X đối xứng: KĐ điện áp quét và tạo ra điện áp đối xứng để đưa tới cặp lái ngang X_1X_2 .

+ Mạch vào và KĐ X: nhận tín hiệu U_x và k/đại, phân áp phù hợp.

+ Chuyển mạch S3: chuyển mạch lựa chọn chế độ quét (quét liên tục, quét đợi)

+ Bộ tạo điện áp quét: tạo điện áp quét liên tục (hoặc quét đợi) đưa đến cặp phiến X

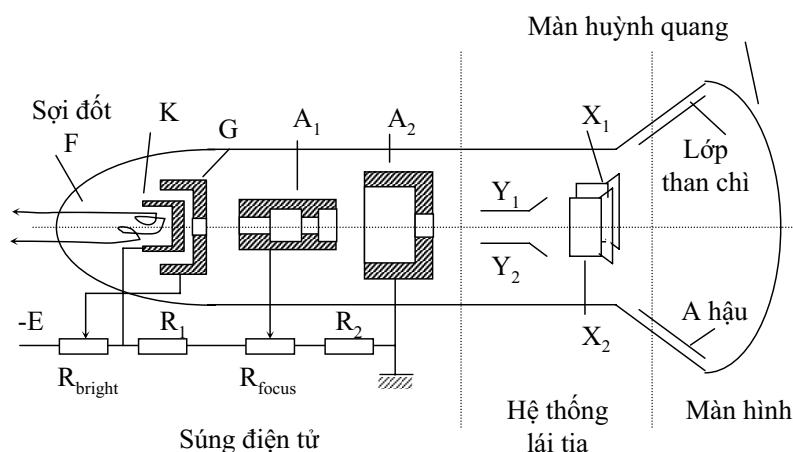
* Kênh điều khiển chế độ sáng Z: có nhiệm vụ nhận tín hiệu điều chế độ sáng U_Z vào, thực hiện chọn cực tính và k/đại phù hợp rồi đưa tới lưới điều chế G của CRT.

65

Chương 4. Máy hiện sóng (Ôxilô)

2. Cấu tạo của ống tia điện tử:

Ống tia điện tử CTR (Cathode Ray Tube) là 1 ống thủy tinh hình trụ có độ chân không cao, đầu ống có chứa các điện cực, phía cuối loe ra hình nón cụt, mặt đáy được phủ 1 lớp huỳnh quang tạo thành màn hình. Cấu tạo gồm 3 phần:



Hình : Sơ đồ cấu tạo của ống tia điện tử

66

Chương 4. Máy hiện sóng (Ôxilô)

a) Màn hình: - Lớp huỳnh quang thường là hợp chất của Phôtpho. Khi có điện tử bắn tới màn hình, tại vị trí va đập, điện tử sẽ truyền động năng cho các điện tử lớp ngoài cùng của nguyên tử Phôtpho, các điện tử này sẽ nhảy từ mức năng lượng thấp lên mức năng lượng cao và tồn tại trong 1 thời gian rất ngắn rồi tự nhảy về mức năng lượng thấp ban đầu và phát ra photon ánh sáng.

- Màu sắc ánh sáng phát ra, thời gian tồn tại của điểm sáng (độ dư huy của màn hình) sẽ phụ thuộc vào hợp chất của Phôtpho (từ vài μs đến vài s).

b) Súng điện tử: gồm sợi đốt F, catôt K, lưới điều chế G (M), các anôt A_1, A_2 .

Nhiệm vụ: tạo gia tốc và hội tụ chùm tia điện tử

- Các điện cực có dạng hình trụ, làm bằng Niken, riêng Katôt có phủ một lớp Ôxit kim loại ở đáy để tăng khả năng bức xạ điện tử.

- Các điện cực phía sau thường có vành rộng hơn điện cực phía trước và có nhiều vách ngăn \rightarrow các chùm điện tử không đi quá xa trục ống \rightarrow việc hội tụ sẽ dễ dàng hơn. Với cấu tạo đặc biệt của các điện cực như vậy sẽ tạo ra 1 từ trường không đều đặc biệt có thể hội tụ và gia tốc chùm tia.

67

Chương 4. Máy hiện sóng (Ôxilô)

Nguồn cấp:

$$U_K = -2\text{kV}$$
$$U_{KG} = 0-50\text{V}$$
$$U_{A2} = 0\text{V}$$
$$U_{A1} = 300\text{V}$$

+ Lưới điều chế G được cung cấp điện áp âm hơn so với K và được ghép sát K để dễ dàng cho việc điều chỉnh cường độ của chùm điện tử bắn tới màn hình.

+ Chiết áp trên G (điều chỉnh điện áp) thường được đưa ra ngoài mặt máy và ký hiệu là Bright hoặc Intensity dùng để điều chỉnh độ sáng tối của dao động đồ trên màn hình.

+ Anôt A_2 (Anôt gia tốc) thường được nối đất để tránh méo dao động để khi điện áp cung cấp cho các điện cực không phải là điện áp đối xứng.

+ Anôt A_1 (Anôt hội tụ) cũng có chiết áp điều chỉnh đưa ra ngoài mặt máy, ký hiệu là Focus, dùng để điều chỉnh độ hội tụ của chùm tia điện tử trên màn hình.

68

Chương 4. Máy hiện sóng (Ôxilô)

c) Hệ thống lái tia: có nhiệm vụ làm lệch chùm tia điện tử bắn tới màn hình theo chiều đứng hoặc chiều ngang của màn hình.

Cấu tạo gồm 2 cặp phiến làm lệch được đặt trước, sau và bao quanh trục của ống.

+ Cặp lái đứng Y_1Y_2 .

+ Cặp lái ngang X_1X_2 .

69

Chương 4. Máy hiện sóng (Ôxilô)

* Xét quỹ đạo của chùm tia điện tử khi đi qua điện trường của 2 anốt A_1, A_2 :

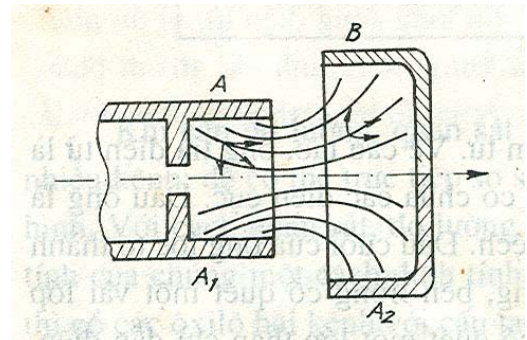
+ $U_{A_2} > U_{A_1} \rightarrow$ đường sức điện trường có chiều đi từ A_2 đến A_1

+ e^- chuyển động theo chiều từ A_1 tới A_2 nên nó đồng thời chịu tác động của 2 thành phần lực, 1 thành phần theo phương vuông góc với chùm tia và 1 thành phần dọc theo chùm tia.

+ Tại điểm A: chùm e^- có khuynh hướng chuyển động dọc theo phương trục ống, đồng thời hội tụ với nhau theo phương bán kính của chùm tia

+ Tại B: thành phần lực theo phương bán kính đổi chiều ngược lại \rightarrow chùm e^- có khuynh hướng phân kì khỏi tâm theo phương bán kính.

Tuy nhiên do cấu tạo của các điện cực, sự phân bố của đường sức ở B ít bị cong hơn ở phần vị trí điểm A \rightarrow phân lượng vận tốc theo phương bán kính ở B $<$ ở điểm A \rightarrow khuynh hướng hội tụ của chùm $e^- >$ khuynh hướng phân kì.



70

Chương 4. Máy hiện sóng (Ôxilô)

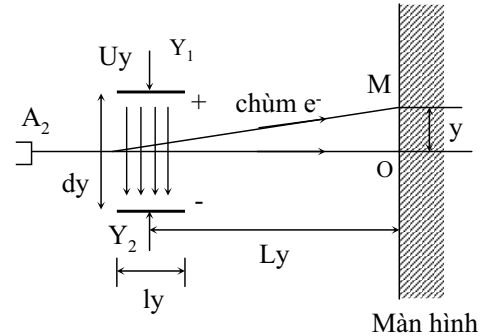
* Xét độ lệch của tia điện tử theo chiều đứng:

Khi $U_y = 0$, tia điện tử bắn tới chính giữa màn hình tại điểm O.

Khi $U_y \neq 0$, điện trường giữa các phiến làm lệch sẽ làm lệch quỹ đạo của tia điện tử theo chiều đứng và bắn tới màn hình tại vị trí M, lệch 1 khoảng là y.

$$y = \frac{U_y l_y L_y}{2d_y U_A} = S_{oy} U_y$$

$$S_{oy} = \frac{y}{U_y} = \frac{l_y L_y}{2d_y U_A} \quad \text{độ nhạy của ống tia điện tử}$$



L_y : khoảng cách từ cặp lá chắn đến màn hình.

l_y : chiều dài của các cặp phiến làm lệch.

d_y : khoảng cách giữa 2 phiến làm lệch.

U_A : điện áp gia tốc của ống tia (phụ thuộc vào U_{A2} và K).

71

Chương 4. Máy hiện sóng (Ôxilô)

Tương tự, độ lệch của tia điện tử theo chiều ngang:

$$x = \frac{U_x l_x L_x}{2d_x U_A} = S_{ox} U_x$$

* Nguyên lý tạo ảnh trên màn máy hiện sóng:

điều khiển đồng thời tia điện tử theo 2 trục: trục thẳng đứng và trục nằm ngang, nghĩa là đồng thời đưa vào đèn ống tia điện tử 2 điện áp điều khiển U_y và U_x . Giả sử $U_{th} = U_m \sin \omega t$ đưa vào kênh Y và đưa tới cặp lá chắn $Y_1 Y_2$; $U_q = a.t$ đưa tới cặp lá chắn ngang $X_1 X_2 \rightarrow$ điện áp trên các cặp lá tia như sau:

$$U_y = U_{y1y2} = U_{th} S_y \quad S_y = K_y S_{oy}$$

72

Chương 4. Máy hiện sóng (Ôxilô)

* Mạch tạo điện áp quét đợi (mạch Bootstrap)

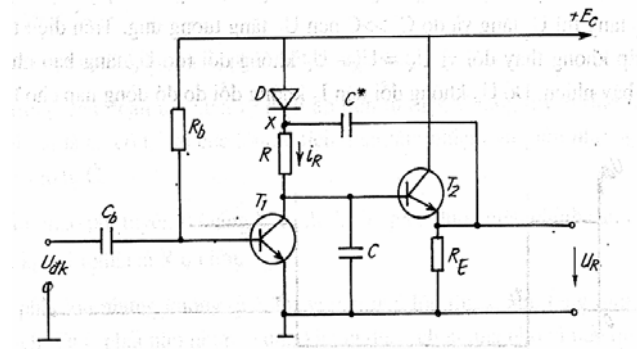
Nhận xét sơ bộ:

- D thông, tầng T_1 hoạt động như 1 mạch TF đơn giản, T_1 - khoá điện tử.
- Điện áp trên tụ $C \rightarrow T_2 \rightarrow C^*$. Điện áp bù đưa về điểm X để bù méo do sự giảm dòng điện trên R gây ra.

Hoạt động:

1. Trạng thái ban đầu ($t_1 \geq t \geq 0$):

- D thông: $U_X = E_C - U_D \cong E_C$
- T_1 thông bão hoà: $U_C = U_{Cbh} \cong 0V$
- T_2 k/đại C chung nên: $U_{RE} = U_q \cong 0V$
- $U_{C^*} = U_X - U_q \cong E_C$



73

Chương 4. Máy hiện sóng (Ôxilô)

2. Trạng thái tạo U_q ($t_3 \geq t \geq t_1$):

$t = t_1$: U_{dk} có độ rộng $\tau = t_3 - t_2$

T_1 tắt \rightarrow tụ C nạp điện theo 2 giai đoạn:

Giai đoạn 1: $t_1 \leq t < t_2$

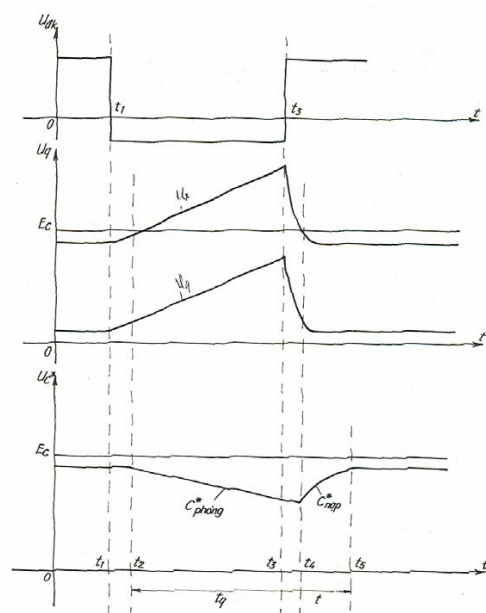
Khi D còn thông, khi C nạp điện $\rightarrow U_C$ tăng $\rightarrow U_q$ tăng, thông qua tụ C^* làm cho U_X tăng, nhưng D còn thông nên U_q tăng theo qui luật đường cong.

Giai đoạn 2:

khi $t = t_2$: U_X tăng lớn hơn E_C . U_X tăng theo qui luật tuyến tính vì khi U_C tăng $\rightarrow U_q$ tăng và do $C^* \gg C$ nên U_X tăng tương ứng.

$U_R = U_X - U_C = \text{const}$

$\rightarrow I_R = \text{const} \rightarrow$ dòng nạp cho tụ C không đổi, với thời gian nạp $t_q = t_3 - t_2$.



74

Chương 4. Máy hiện sóng (Ôxilô)

3. Trạng thái hồi phục:

$t = t_3$: kết thúc xung đầu vào. T_1 bão hoà, tụ C phóng điện qua $T_1 \rightarrow U_C$ giảm nên U_q giảm $\rightarrow U_X$ giảm.

$t = t_4$: $U_X \leq E_C \rightarrow D$ thông trở lại.

D thông, tụ C^* được nạp bổ sung, khi C^* được nạp đầy thì thời gian hồi phục kết thúc.

Nhận xét:

-Trong giai đoạn tạo quét t_q , U_C tăng tuyến tính nhờ nguồn nạp chính là C^* có trị số cực lớn để tích điện (làm nhiệm vụ giống như nguồn 1 chiều nạp cho C).

-Để giảm méo phi tuyến \rightarrow tầng KĐ T_2 phải được điều chỉnh sao cho $k_U \rightarrow 1$ (R đủ lớn).

-Tụ C^* phải lớn nhưng không quá lớn vì nếu quá lớn thì thời gian hồi phục của mạch tăng.

-Tụ C phải nhỏ nhưng không được chọn quá nhỏ vì nếu quá nhỏ thì nó có giá trị tương đương như tụ kí sinh \rightarrow mạch làm việc không ổn định.

75



76



77

Chương 4. Máy hiện sóng (Ôxilô)

3. Một số chế độ làm việc:

a. Quét liên tục đồng bộ trong (ngoài)

- Dùng để quan sát ảnh của tín hiệu liên tục theo thời gian và đo các tham số của chúng.

- S_2 ở vị trí CH (hoặc EXT nếu là đồng bộ ngoài), S_3 ở vị trí 2

- Tín hiệu từ lối vào kênh Y, qua Mạch vào và bộ phân áp Y được khuếch đại tới một mức nhất định, sau đó được giữ chậm lại rồi đưa qua Bộ KĐ Y đối xứng để tạo 2 tín hiệu có biên độ đủ lớn, đảo pha nhau đưa tới 2 phiến đứng

78

Chương 4. Máy hiện sóng (Ôxilô)

b. Quét dọc đồng bộ trong

-Dùng để quan sát và đo tham số của dãy xung không tuần hoàn hoặc dãy xung tuần hoàn có độ hồng lớn.

- S_2 ở vị trí CH, S_3 ở vị trí 1

-Quá trình hoạt động: giống chế độ 1

c. Chế độ khuếch đại

-Dùng để đo tần số, góc lệch pha, độ sâu điều chế, vẽ đặc tuyến Vôn-Ampe của điốt hoặc dùng làm thiết bị so sánh. Hình nhận được trên màn MHS gọi là hình **Lixazu**

- S_3 ở vị trí 3

-Bộ tạo quét trong được ngắt ra khỏi quá trình hoạt động. MHS làm việc theo 2 kênh độc lập X,Y và đầu vào X cũng là đầu vào tín hiệu

79

Chương 4. Máy hiện sóng (Ôxilô)

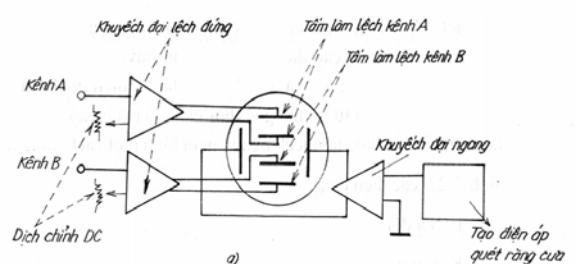
4.3 MHS nhiều tia

Dùng để quan sát đồng thời nhiều quá trình (tín hiệu)

1. MHS 2 tia có lối vào cặp phiên lệch đứng tách biệt (kênh A, kênh B):

-Mỗi kênh có mạch KĐ làm lệch riêng

-Một bộ tạo gốc thời gian chung cho cả 2 kênh



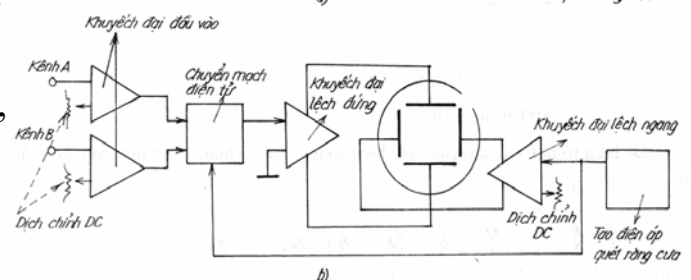
2. MHS 2 kênh dùng ống tia điện tử 1 tia và CM điện tử

-Hai bộ KĐ tín hiệu vào riêng cho kênh A, kênh B

-Một bộ KĐ lệch đứng cho cả 2 kênh.

Tín hiệu vào bộ KĐ này được chuyển mạch luân phiên giữa 2 kênh.

-Bộ tạo gốc thời gian (bộ tạo sóng quét ngang) điều khiển tần số chuyển mạch

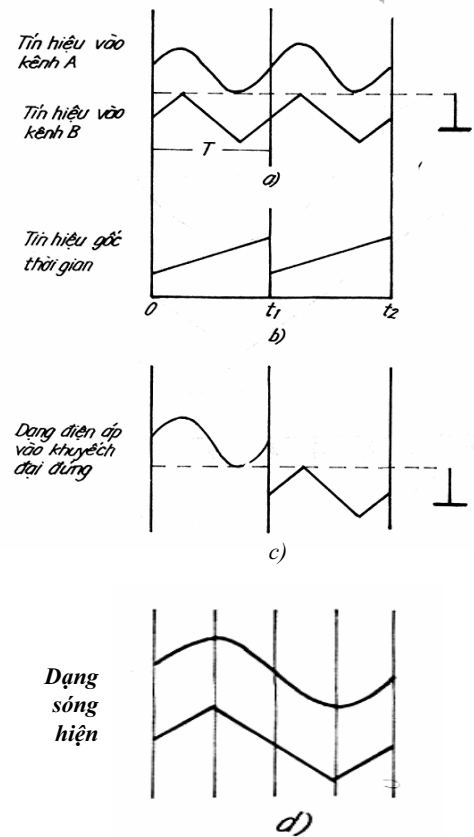


80

Chương 4. Máy hiện sóng (Ôxilô)

a) Phương pháp dùng chuyển mạch điện tử kiểu luân phiên (ALT mode):

- + Tín hiệu vào bộ KĐ lệch đứng được chuyển mạch luân phiên giữa các kênh A và B.
- + Bộ tạo gốc thời gian điều khiển tần số chuyển mạch
- + $0 \div t_1$: tín hiệu từ kênh A được nối tới bộ KĐ lệch đứng, tạo thành vết trên màn hiện sóng
- + $t_1 \div t_2$: tín hiệu từ kênh B được nối tới bộ KĐ lệch đứng, tạo thành vết trên màn hiện sóng
- + Hai tín hiệu ở hai kênh có cùng chu kỳ T và được đồng bộ với nhau.
- + Dịch chỉnh DC: dịch chuyển tín hiệu kênh A (kênh B) trên màn theo phương thẳng đứng bằng điện áp một chiều
- + Ở các chu kỳ tiếp theo: quá trình lặp lại như trên. Tần số lặp cao đến mức mà các dạng sóng như được hiện đồng thời.



81

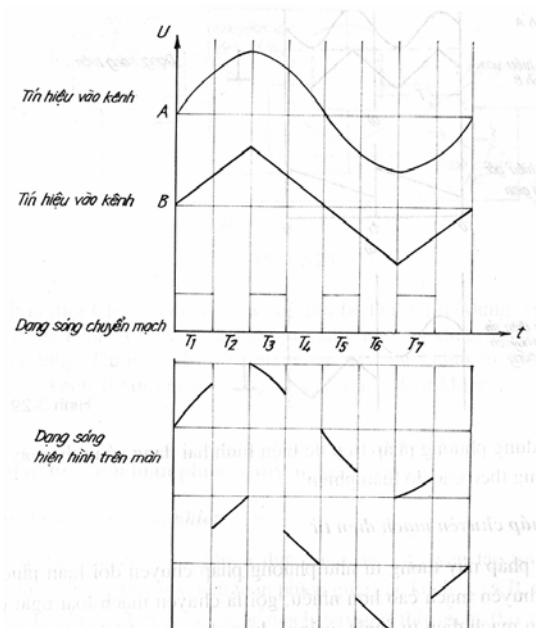
Chương 4. Máy hiện sóng (Ôxilô)

b) Phương pháp dùng chuyển mạch điện tử kiểu ngắt quãng (Chop mode switching):

Sử dụng tần số chuyển mạch cao hơn nhiều so với chế độ luân phiên.

- + $T_1, T_3, T_5, T_7, \dots$ tín hiệu vào kênh A được tạo ra trên màn
- + T_2, T_4, T_6, \dots tín hiệu vào kênh B được tạo ra trên màn
- + Các dạng sóng ở kênh A và B được hiện hình như những đường đứt nét. Khi tần số chuyển mạch là cao tần \rightarrow không thể nhận ra những chỗ đứt nét
- + f_{th} nhỏ: ảnh hiện trên màn MHS gần như liên tục
- + f_{th} lớn; $nf_{cm} \neq mf_{th}$: các đoạn ngắt bị lấp do độ dư huy của ống và độ lưu ảnh của mắt.

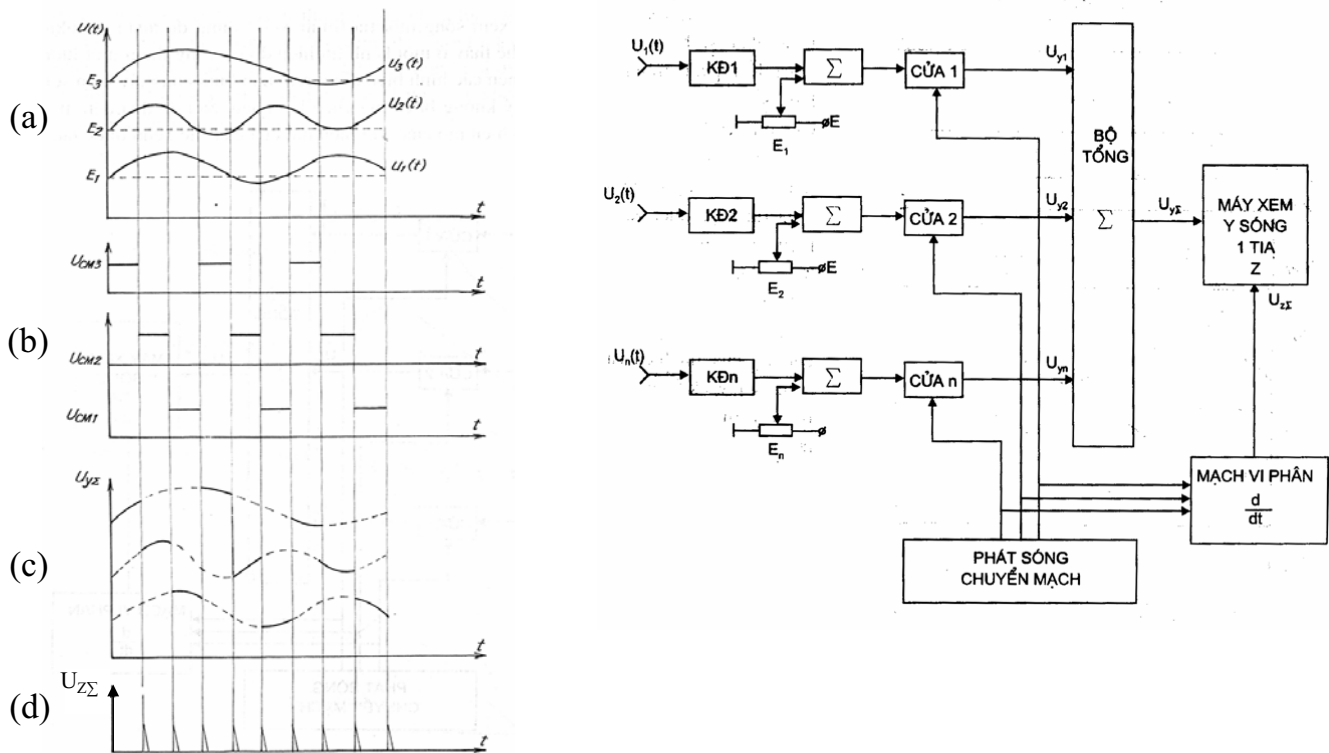
Chú ý: đối với tín hiệu cao tần thì kiểu luân phiên là tốt nhất, còn đối với tín hiệu tần số thấp thì nên dùng chuyển mạch ngắt quãng



82

Chương 4. Máy hiện sóng (Ôxilô)

Chuyển mạch điện tử phân đường theo thời gian:



83

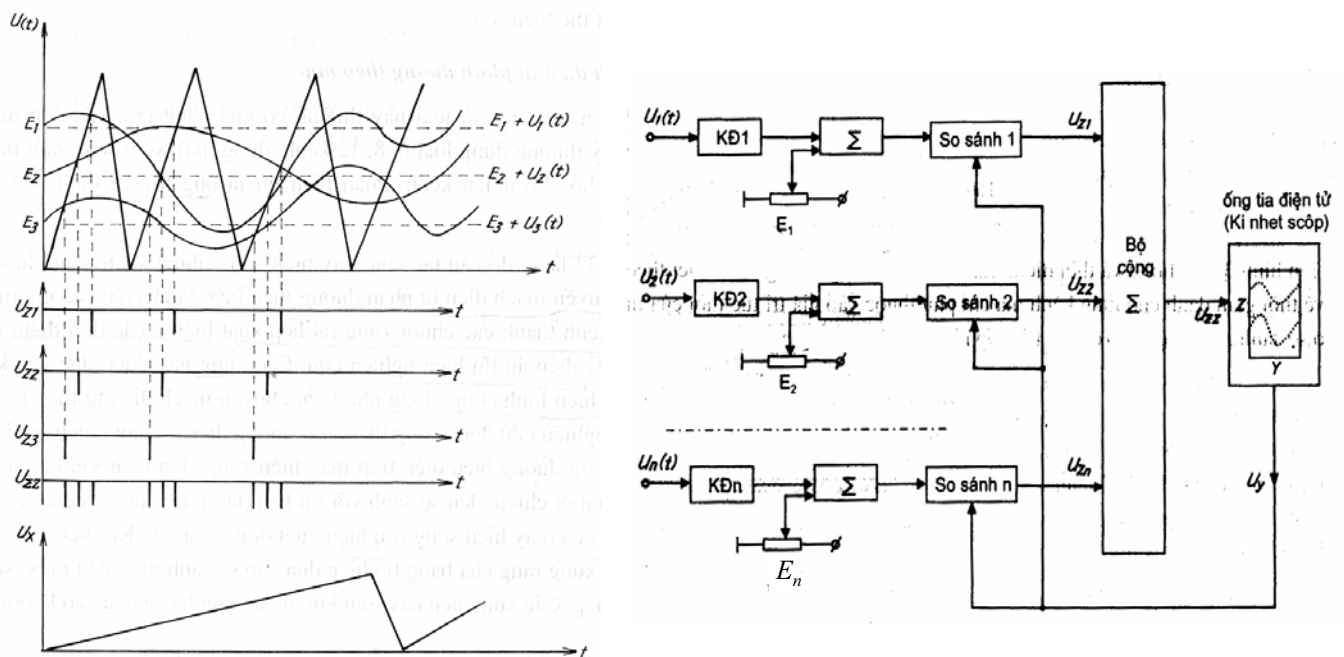
Chương 4. Máy hiện sóng (Ôxilô)

- Mỗi kênh tín hiệu được cộng thêm một lượng điện áp 1 chiều E khác nhau \rightarrow các đường biểu diễn trên màn hình MHS được tách riêng từng đường, hình (a).
- Sau đó tín hiệu được đưa đến mạch cửa, và chỉ qua được cửa khi có tín hiệu mở cửa từ bộ *Phát sóng chuyển mạch*.
- Tín hiệu mở cửa là các xung vuông có thời gian xuất hiện xen kẽ và lần lượt cho từng cửa một, hình (b).
- Tại mỗi thời điểm chỉ có duy nhất 1 cửa được mở và cho tín hiệu của một kênh đi qua.
- Bộ tổng cộng các tín hiệu ở đầu ra các cửa, $U_{Y\Sigma}$ có dạng xung với biên độ tỉ lệ với giá trị của các tín hiệu cần quan sát tại thời điểm có xung mở cửa tương ứng với các kênh, hình (c).
- Sau khi khuếch đại Y, MHS có được hình biểu diễn tín hiệu của các kênh dưới dạng đường nét đứt, hình (c).
- MHS làm việc ở chế độ đồng bộ với chu kỳ của tín hiệu cần quan sát và không đồng bộ với tín hiệu chuyển mạch.
- Dùng những xung có độ rộng rất nhỏ ($U_{Z\Sigma}$) được tạo ra từ *mạch vi phân* từ các xung mở cửa đưa vào kênh Z để điều chế độ sáng của ảnh, hình (d).

84

Chương 4. Máy hiện sóng (Ôxilô)

Chuyển mạch điện tử phân đường theo mức:



85

Chương 4. Máy hiện sóng (Ôxilô)

-Phần hiển thị là *Ống truyền hình làm lệch bằng từ trường*

-Nguyên lí hoạt động: chuyển các giá trị tức thời của tín hiệu các kênh thành các chuỗi xung rất hẹp xuất hiện tại các thời điểm mà tùy thuộc vào điện áp tín hiệu nghiên cứu. Các xung này được đưa vào để khống chế độ sáng của ống hiện hình.

+ Mỗi kênh tín hiệu được cộng thêm một lượng điện áp 1 chiều E khác nhau, rồi đưa đến so sánh với tín hiệu là xung răng cưa đưa tới từ bộ KĐ lệch đúng của MHS (tín hiệu quét dòng).

+ Mỗi khi $U_{RC} = U_{th}$, thì ở đầu ra của *bộ so sánh* sẽ xuất hiện một xung hẹp. Các xung hẹp này được cộng với nhau rồi đưa vào khống chế độ sáng của ống hiện hình.

+ Tại thời điểm có xung, trên màn hình xuất hiện một chấm sáng trong khi bình thường thì tối. Vết của chấm sáng trên màn hình biểu diễn hình điện áp của các tín hiệu cần quan sát.

86

Chương 4. Máy hiện sóng (Ôxilô)

4.4 Ôxilô điện tử số:

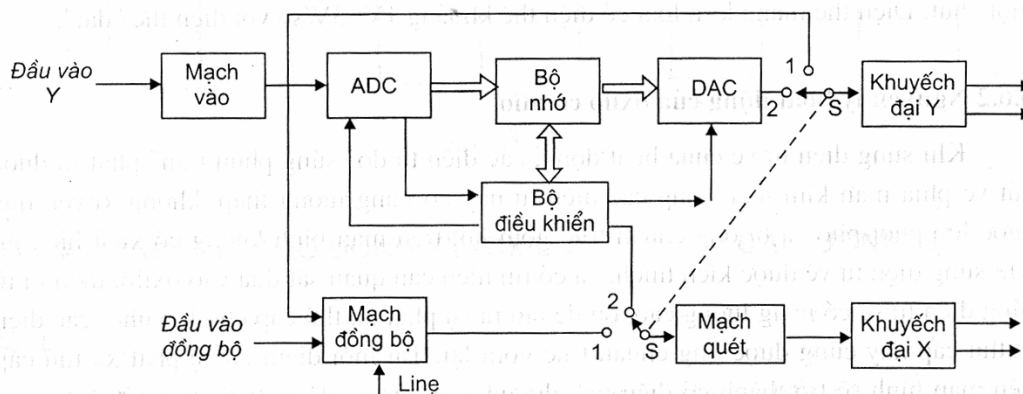
1. Ưu điểm:

- Duy trì ảnh của tín hiệu trên màn hình với khoảng thời gian không hạn chế.
- Tốc độ đọc có thể thay đổi trong giới hạn rộng
- Có thể xem lại các đoạn hình ảnh lưu giữ với tốc độ thấp hơn nhiều
- Hình ảnh tốt hơn, tương phản hơn so với loại ôxilô tương tự
- Vận hành đơn giản
- Số liệu cần quan sát dưới dạng số có thể được xử lý trong ôxilô hoặc truyền trực tiếp vào máy tính khi ghép ôxilô với máy tính.

87

Chương 4. Máy hiện sóng (Ôxilô)

2. Cấu tạo và hoạt động:



Chuyển mạch S ở vị trí 1: Ôxilô đa năng thông thường

Chuyển mạch S ở vị trí 2: Ôxilô có nhớ số.

-Điện áp cần quan sát được đưa tới đầu vào Y, tới bộ ADC. Lúc đó bộ điều khiển gửi 1 lệnh tới đầu vào điều khiển của bộ ADC và khởi động quá trình biến đổi. Kết quả là điện áp tín hiệu được số hoá. Khi kết thúc quá trình biến đổi, bộ ADC gửi tín hiệu kết thúc tới bộ điều khiển.

-Mỗi số nhị phân được chuyển tới bộ nhớ và được nhớ ở vị trí ô nhớ riêng biệt.

88

Chương 4. Máy hiện sóng (Ôxilô)

-Khi cần thiết, một lệnh từ *bộ điều khiển* làm cho các số nhị phân này sắp xếp theo chuỗi lại theo thứ tự đã xác định và được đưa đến bộ *DAC*

-*DAC* biến đổi các giá trị nhị phân thành điện áp tương tự để đưa qua bộ khuếch đại *Y* tới cặp phiến làm lệch *Y* của ống tia điện tử.

-Do bộ nhớ được liên tiếp quét nhiều lần trong 1 giây nên màn hình được sáng liên tục và hiện dạng sóng là hình vẽ các điểm sáng.

Nhược điểm: dải tần bị hạn chế (khoảng 1-10MHz) do tốc độ biến đổi của bộ *ADC* thấp.

Hiện nay, các ôxilô có nhớ số có dải tần rộng được phát triển nhờ cài đặt *VXL*, các bộ biến đổi *ADC* có tốc độ biến đổi nhanh hơn.

89

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.1 Khái niệm chung

-Tần số là số chu kì của 1 dao động trong một đơn vị thời gian.

-Tần số góc: $\omega(t)$ biểu thị tốc độ biến đổi pha của dao động

$$\omega(t) = \frac{d\varphi}{dt}$$

$$\omega(t) = 2\pi f(t) \quad \omega(t), f(t) \text{ là tần số góc tức thời và tần số tức thời}$$

-Quan hệ giữa tần số và bước sóng:

$$f = \frac{c}{\lambda} \quad \text{hay} \quad \lambda = \frac{c}{f}$$

-Quan hệ giữa chu kì và tần số: $f = \frac{1}{T}$

Đặc điểm của phép đo tần số:

+ là phép đo có độ chính xác cao nhất trong kĩ thuật đo lường nhờ sự phát triển vượt bậc của việc chế tạo các mẫu tần số có độ chính xác và ổn định cao.

+Lượng trình đo rộng (đến $3 \cdot 10^{11}$ Hz). Lượng trình đo được phân thành các dải tần số khác nhau.

90

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

- Dải tần thấp: $< 16\text{Hz}$
- Dải tần số âm thanh: $16\text{ Hz} < f < 20\text{ KHz}$
- Dải tần số siêu âm: $20\text{ KHz} < f < 200\text{ KHz}$
- Dải tần số cao: $200\text{ KHz} < f < 30\text{ MHz}$
- Dải tần số siêu cao: $30\text{ MHz} < f < 3000\text{ MHz}$
- Dải tần số quang học: $> 3\text{GHz}$

Các dải tần số khác nhau có các phương pháp đo tần số khác nhau.

Bao gồm:

- + Nhóm phương pháp đo tần số bằng các mạch điện có tham số phụ thuộc tần số
- + Nhóm phương pháp so sánh
- + Nhóm phương pháp số

Phép đo tần số thường được sử dụng để kiểm tra, hiệu chuẩn các máy tạo tín hiệu đo lường, các máy thu phát; xác định tần số cộng hưởng của các mạch dao động; xác định dải thông của bộ lọc; kiểm tra độ lệch tần số của các thiết bị đang khai thác

91

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.2 Đo tần số bằng các mạch điện có tham số phụ thuộc tần số:

5.2.1 Phương pháp cầu

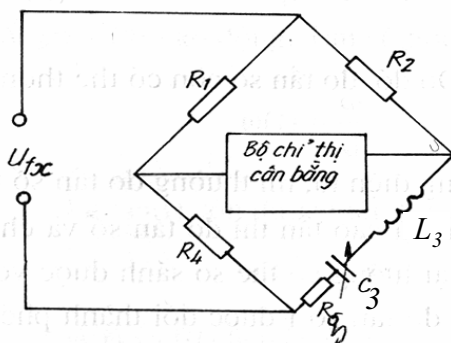
Dùng các cầu đo mà điều kiện cân bằng của cầu phụ thuộc vào tần số của nguồn điện cung cấp cho cầu.

*Mạch cầu tổng quát:

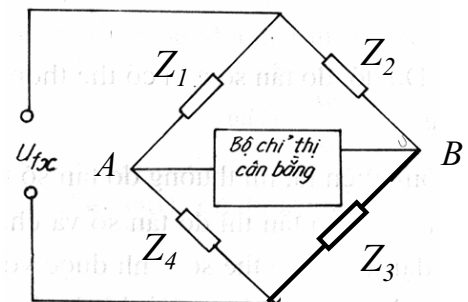
Điều kiện cân bằng cầu:

$$Z_1 \cdot Z_3 = Z_2 \cdot Z_4 \rightarrow U_{AB} = 0$$

VD1:



Hình 5-2



Hình 5-1

Điều kiện cân bằng cầu:

$$R_1 \cdot Z_3 = R_2 \cdot R_4$$

$$Z_3 = R_3 + j \left(\omega L_3 - \frac{1}{\omega C_3} \right)$$

92

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

Điều chuẩn nhánh cộng hưởng nối tiếp cho cộng hưởng tại tần số cần đo f_x (điều chỉnh C_3).

Khi đó
$$\omega_x L_3 = \frac{1}{\omega_x C_3} \Rightarrow f_x = \frac{1}{2\pi\sqrt{L_3 C_3}}$$

$$Z_3 = R_3 \quad R_1 \cdot R_3 = R_2 \cdot R_4$$

Bộ chỉ thị cân bằng là vôn mét chỉnh lưu, vôn mét điện tử.

Nhược điểm:

- Khó đo được tần số thấp do khó chế tạo cuộn cảm có L lớn ở tần số thấp.
- Khó thực hiện chỉ thị 0 do có tác động của điện từ trường lên cuộn cảm

93

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

VD2:

Điều kiện cân bằng cầu:

$$\frac{R_1' \cdot R_3}{1 + j\omega_x R_3 C_3} = R_2' \left(R_4 + \frac{1}{j\omega_x C_4} \right)$$

$$\Rightarrow \frac{R_1'}{R_2'} = \frac{R_4}{R_3} + \frac{C_3}{C_4} \quad \text{và} \quad \frac{1}{\omega_x C_4} = \omega_x C_3 R_3 R_4$$

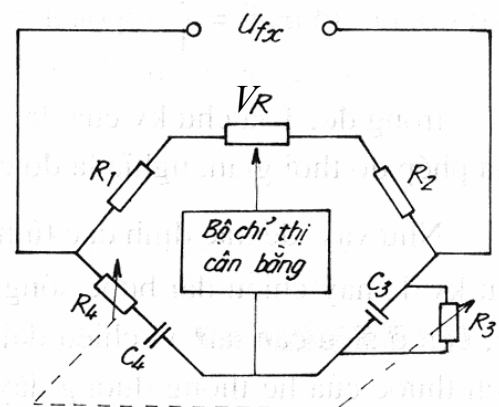
$$\Rightarrow \omega_x = 2\pi f_x = \frac{1}{\sqrt{R_3 R_4 C_3 C_4}}$$

Chọn $R_3 = R_4 = R$ và $C_3 = C_4 = C$ ta có:

$$f_x = \frac{1}{2\pi RC} \quad ; \quad \frac{R_1'}{R_2'} = 2$$

$$R_1' = R_1 + V_{R1} \quad R_2' = R_2 + V_{R2}$$

V_{R1}, V_{R2} là phần điện trở của biến trở V_R trên nhánh 1,2 tương ứng



Hình 5-3

94

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

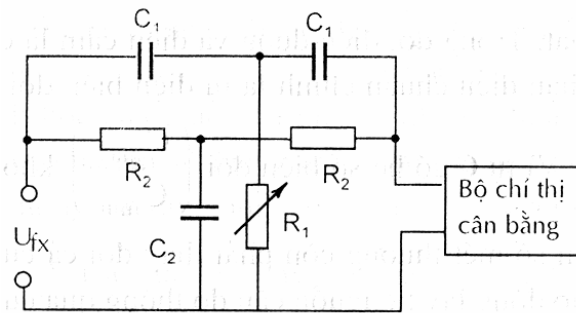
VD3: Cầu T kép

Điều kiện cân bằng cầu:

$$\begin{cases} \omega_x^2 R_2^2 C_1 C_2 = 2 \\ 2\omega_x^2 C_1^2 R_1 R_2 = 1 \end{cases}$$

Khi $C_2 = 2C_1$ và $R_2 = 2R_1$:

$$\omega_x = \frac{1}{2R_1 C_1} \quad f_x = \frac{1}{4\pi R_1 C_1}$$



Hình 5-4

Thang độ của biến trở R_1 được khắc độ trực tiếp theo đơn vị tần số.

Phương pháp cầu dùng để đo tần số từ vài chục Hz đến vài trăm KHz.

Sai số: (0,5-1)%

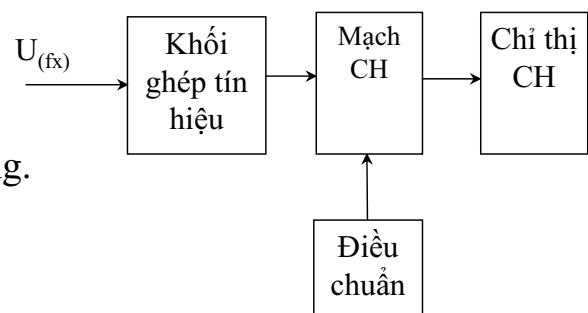
95

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.2.2 Phương pháp cộng hưởng

- Dùng để đo tần số cao và siêu cao
- Nguyên tắc chung: dựa vào nguyên lý chọn lọc tần số của mạch cộng hưởng.
- Khối cơ bản của sơ đồ này là mạch cộng hưởng. Mạch này được kích thích bằng dao động lấy từ nguồn có tần số cần đo thông qua *Khối ghép tín hiệu*.
- Việc điều chỉnh để thiết lập trạng thái cộng hưởng nhờ dùng *Khối điều chuẩn*.
- Hiện tượng cộng hưởng được phát hiện bằng *Khối chỉ thị cộng hưởng*. Khối này thường là Vônmet tách sóng.
- Tuỳ theo dải tần số mà cấu tạo của mạch cộng hưởng khác nhau. Có 3 loại mạch cộng hưởng:

- + Mạch cộng hưởng có L, C tập trung
- + Mạch cộng hưởng có L, C phân bố
- + Mạch cộng hưởng có L phân bố, C tập trung.



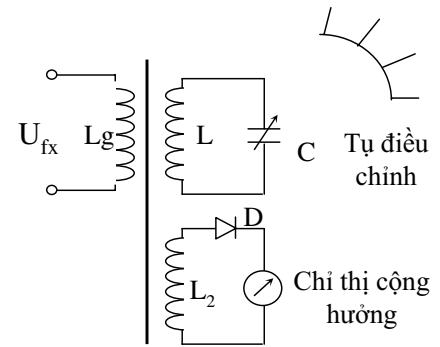
Hình 5-5

96

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

1. Tần số mét cộng hưởng có tham số tập trung.

- + Ở đây C và L đều là các linh kiện có thông số tập trung. Bộ phận điều chỉnh cộng hưởng chính là tụ biến đổi C có thang khắc độ theo đơn vị tần số.
- + U_{fx} được ghép vào mạch cộng hưởng thông qua cuộn ghép L_g .
- + Mạch chỉ thị cộng hưởng là mạch ghép hồ cảm giữa cuộn dây L_2 và L và được tách sóng bằng điốt và chỉ thị bằng cơ cấu đo từ điện.
- + Khi đo ta đưa U_{fx} vào và điều chỉnh tụ C để mạch cộng hưởng. Khi đó cơ cấu đo sẽ chỉ thị cực đại.



Hình 5-6

$$f_x = \frac{1}{2\pi\sqrt{LC}}$$

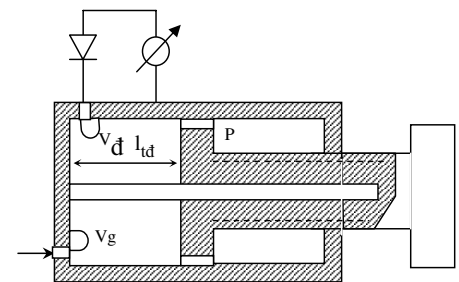
- + Tần số mét loại này thường dùng trong dải sóng: 10 kHz ÷ 500 MHz.
- + Sai số: (0,25-3)%

97

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

2. Tần số mét cộng hưởng có tham số phân bố dùng cáp đồng trục.

- + mạch cộng hưởng là 1 đoạn cáp đồng trục có nối tắt 1 đầu, đầu kia được nối bằng 1 pít tông P có thể dịch chuyển dọc trục bởi hệ thống răng cưa xoắn ốc có khắc độ.
- + vòng ghép V_g đưa t/h vào, còn vòng ghép V_d ghép t/h ra mạch chỉ thị cộng hưởng.



Hình 5-7

- + Các chỗ ghép đều ở gần vị trí nối tắt cố định sao cho các vị trí này gần với vị trí bụng sóng để khi có chiều dài tương đương $l_{td} = \lambda/2$ thì thiết bị chỉ thị sẽ chỉ cực đại.
- + Khi dịch chuyển pít tông với độ dài bằng bội số nguyên lần $\lambda/2$ sẽ đạt cộng hưởng → có thể xác định bước sóng bằng cách lấy 2 điểm cộng hưởng lân cận $l_1 = n\lambda/2; l_2 = (n-1)\lambda/2 \Rightarrow l_1 - l_2 = \lambda/2$
- + Kết quả bước sóng đo được của tín hiệu siêu cao tần xđ bởi công thức:

$$\lambda = 2(l_1 - l_2)$$

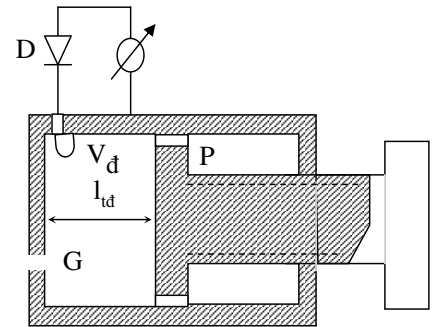
98

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

- +Bước sóng (hoặc tần số) được khắc độ trực tiếp trên hệ thống điều chỉnh pít tông.
- +Tần số mét loại này thường dùng trong dải sóng từ 3cm - 20cm
- + Do có hệ số phẩm chất cao (khoảng 5000) nên sai số của nó khoảng 0,5%.

3. Tần số mét cộng hưởng có tham số phân bố dùng ống dẫn sóng

- + ống dẫn sóng có thể là loại ống dẫn sóng chữ nhật hay ống dẫn sóng tròn.
- + Piston P có thể điều chỉnh dọc theo ống bởi hệ thống răng cưa xoắn ốc được khắc độ tần số. Năng lượng kích thích hốc cộng hưởng được ghép qua lỗ hồng G trên thành được nối tắt của ống.
- + Khi điều chỉnh piston P để có $l_{td} = n\lambda/2$ thì thiết bị chỉ thị sẽ chỉ cực đại.
- + Tần số mét với hốc cộng hưởng thích hợp với dải sóng nhỏ hơn 3cm.
- + Do có hệ số phẩm chất cao (khoảng 30000) nên sai số của nó nhỏ khoảng (0,01÷0,05)%.



Hình 5-8

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.3 Phương pháp so sánh

Phương pháp quét sin:

- MHS đặt ở chế độ khuếch đại.
- Điện áp có tần số cần đo U_{fx} được đưa vào kênh Y, điện áp có tần số mẫu U_{fm} đưa vào kênh X.
- Hình ảnh nhận được trên màn là hình Lissajous. Thay đổi f_m sao cho trên màn nhận được hình Lissajous ổn định nhất.

- Khi đó:

$$\frac{f_m}{f_x} = \frac{n_Y}{n_X}$$

- Tổng quát:

$$\frac{f_X}{f_Y} = \frac{n_Y}{n_X}$$

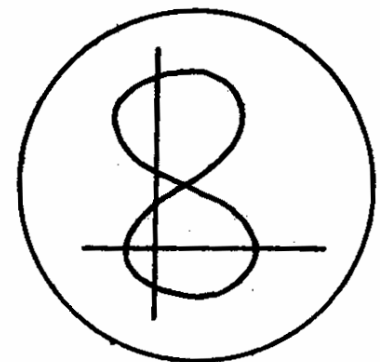
với n_Y, n_X nguyên dương

n_Y : số giao điểm của đường cắt dọc với ảnh

n_X : số giao điểm của đường cắt ngang với ảnh

f_X : tần số đưa vào kênh lệch ngang X

f_Y : tần số đưa vào kênh lệch đứng Y



$$n_Y=4, n_X=2$$

Hình 5-9

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.4 Đo tần số bằng phương pháp số

- Là p² hiện đại và thông dụng nhất để đo tần số

Ưu điểm:

- + Độ chính xác cao
- + Độ nhạy lớn
- + Tốc độ đo lớn, tự động hoá hoàn toàn trong quá trình đo
- + Kết quả đo hiển thị dưới dạng số

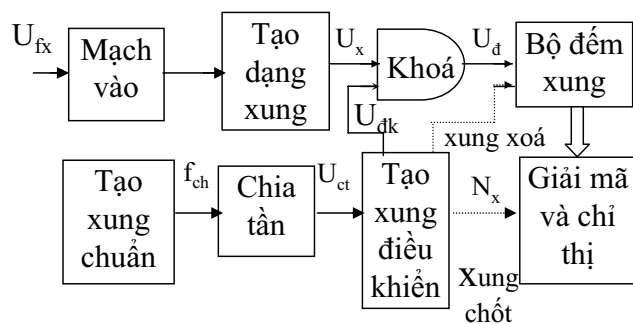
1. Phương pháp xác định nhiều chu kỳ

a. Sơ đồ khối

b. Chức năng các khối:

- Mạch vào: thực hiện tiền xử lý như phân áp, lọc nhiễu... hoặc biến đổi t/h tuần hoàn dạng bất kỳ ở đầu vào thành hình sin cùng chu kỳ với t/h vào đó.

- Mạch tạo dạng xung: biến đổi t/h hình sin có chu kỳ T_x thành t/h xung nhọn đơn cực tính có chu kỳ T_x .



Hình 5-10

101

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

- Tạo xung chuẩn: tạo ra các xung chuẩn có độ chính xác cao với tần số f_0 , xung chuẩn này được đưa qua bộ chia tần để tạo ra xung có tần số là $f_{CT}=f_0/n=10^k(\text{Hz})$

- Tạo xung điều khiển: nhận t/h f_{CT} và tạo ra xung đ/k đóng mở khoá có độ rộng $\Delta t=T_{CT}=10^{-k}(\text{s})$

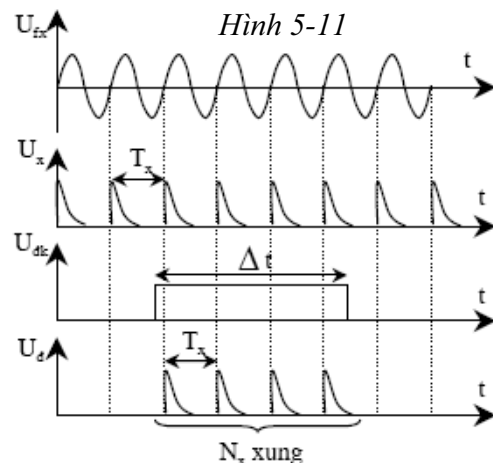
- Mạch giải mã và chỉ thị: Giải mã xung đếm được và đưa vào các cơ cấu chỉ thị số, có thể là dùng Led 7 đoạn hoặc LCD để chỉ thị kết quả cần đo.

- Bộ đếm: đếm các xung ở đầu ra.

c. Nguyên lý làm việc:

- Trong t/g có xung điều khiển khoá sẽ được mở, xung đếm qua khoá kích thích cho bộ đếm xung.

- Giả sử trong 1 chu kỳ đếm Δt , đếm được N_x xung. Số xung N_x này sẽ được đưa qua mạch giải mã và chỉ thị để hiển thị kết quả là tần số cần đo $\Delta t=N_x T_x=N_x/f_x \Rightarrow f_x=N_x/\Delta t=10^k.N_x$ với $k=0, \pm 1, \pm 2, \dots$



Giản đồ thời gian

102

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

d. Đánh giá sai số:

- Sai số của xung đ/k (Δt) do sai số của bộ tạo xung chuẩn và bộ tạo xung đ/k gây ra.

- Sai số lượng tử: $\pm 1/N_x$

f_x tăng $\rightarrow N_x$ tăng $\rightarrow \pm 1/N_x$ giảm.

f_x giảm $\rightarrow N_x$ giảm $\rightarrow \pm 1/N_x$ tăng.

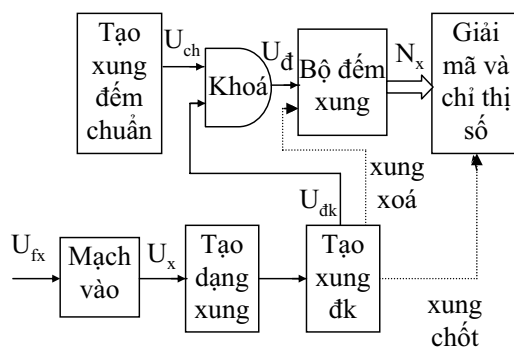
- Khi f_x nhỏ ảnh hưởng của sai số lượng tử sẽ lớn \rightarrow trong TH này ta sẽ chuyển sang p^2 đo xđ 1 chu kỳ.

2. Phương pháp xác định một chu kỳ

a. Sơ đồ khối

b. Chức năng các khối:

Nguyên lý tương tự như trường hợp nhiều chu kỳ nhưng khác ở chỗ điện áp có tần số cần đo sẽ được biến đổi thành xung đ/k đóng mở khoá, còn xung đếm lấy từ bộ tạo xung đếm chuẩn.



Hình 5-12

103

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

c. Nguyên lý làm việc:

- T/h U_{fx} đưa qua *Mạch vào* tới *Bộ tạo dạng xung* để tạo ra xung nhọn có chu kỳ T_x . Xung này sẽ đ/k *Bộ tạo dạng xung đk* để tạo ra xung đ/k có độ rộng $\Delta t = nT_x$ (VD: $n=1$)

- Trong t /gian có xung Δt , xung đếm chuẩn U_{ch} qua khoá kích thích cho bộ đếm xung.

- Giả sử đếm được N_x xung thì số xung N_x này sẽ được đưa qua mạch giải mã và chỉ thị để đạt được kết quả là tần số hoặc chu kỳ cần đo $\Delta t = T_x = N_x \cdot T_0$, với T_0 là chu kỳ của xung đếm chuẩn

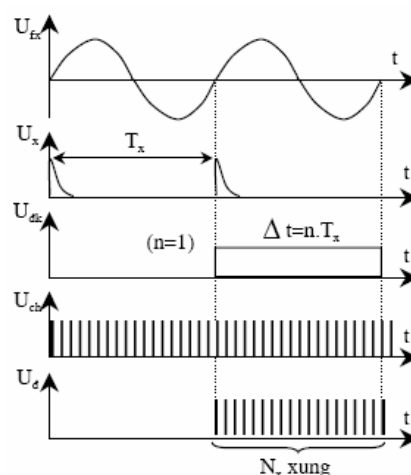
$$\Rightarrow f_x = 1/T_x = 1/N_x T_0 = f_0/N_x$$

d. Đánh giá sai số:

- Do sai số của xung đếm

- Do sai số lượng tử ($\pm 1/N_x$)

Kết hợp 2 p^2 đo trên để tạo ra 1 máy đếm tần có dải tần đo rộng và độ chính xác cao.



Hình 5-13 Giản đồ thời gian

104

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.5 Đo độ di pha

$$u_1 = U_{m1} \sin(\omega t + \varphi_1)$$

$$u_2 = U_{m2} \sin(\omega t + \varphi_2)$$

$$\Delta\varphi = \varphi_1 - \varphi_2$$

Các p²: phương pháp vẽ dao động đồ; pp biến đổi độ di pha thành khoảng thời gian; pp biến đổi độ di pha thành điện áp; ...

105

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.5.1. Đo di pha bằng pp đo khoảng thời gian:

Là phương pháp phổ biến để đo pha

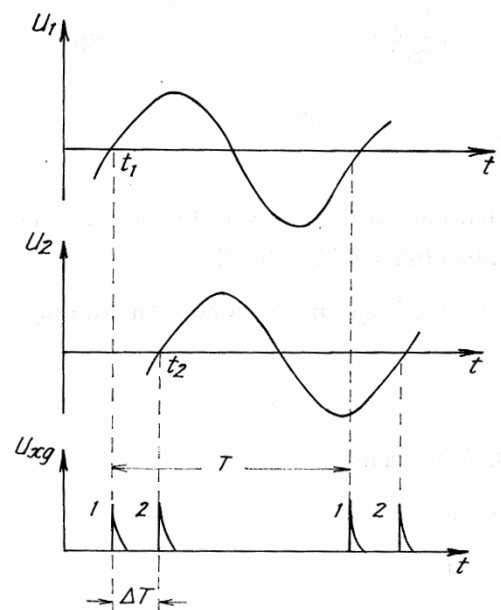
Nguyên lí:

+ Biến đổi các điện áp có dạng hình sin thành các xung nhọn tương ứng với các thời điểm mà điện áp biến đổi qua giá trị 0 với giá trị đạo hàm cùng dấu.

+ Khoảng thời gian giữa 2 xung gần nhau của 2 điện áp đo tỉ lệ với góc di pha của chúng.

$$\omega = 2\pi/T \quad \text{và} \quad \Delta\varphi = \omega\Delta T$$

$$\Delta\varphi = 2\pi \frac{\Delta T}{T} \text{ (rad) hay } \Delta\varphi^0 = 360^0 \frac{\Delta T}{T}$$

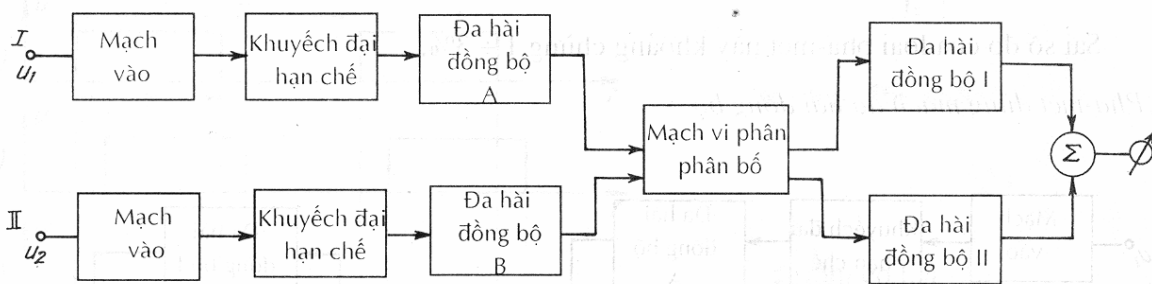


Hình 5-14

106

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

Pha mét dùng mạch đa hài đồng bộ



Hình 5-15

- Các điện áp hình sin cần đo độ di pha được đưa vào 2 đầu vào I và II
- Điện áp hình sin được biến đổi thành các xung vuông nhờ *Mạch KD hạn chế* và *Đa hài đồng bộ*, rồi được đưa đến *Mạch vi phân phân bố*.
(Các chu kỳ dao động bản thân của bộ đa hài được chọn sao cho nó lớn hơn chu kỳ của điện áp đo có tần số thấp nhất)
- Đầu ra của *Mạch vi phân phân bố* là các xung nhọn, được đưa tới không chế hai bộ *Đa hài đồng bộ I* và *II*.
- Đầu ra của 2 bộ đa hài này được đưa tới một mạch tổng hợp, mạch này có đồng hồ để đo thời gian lệch giữa các xung, cũng là góc di pha φ của 2 điện áp.

107

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

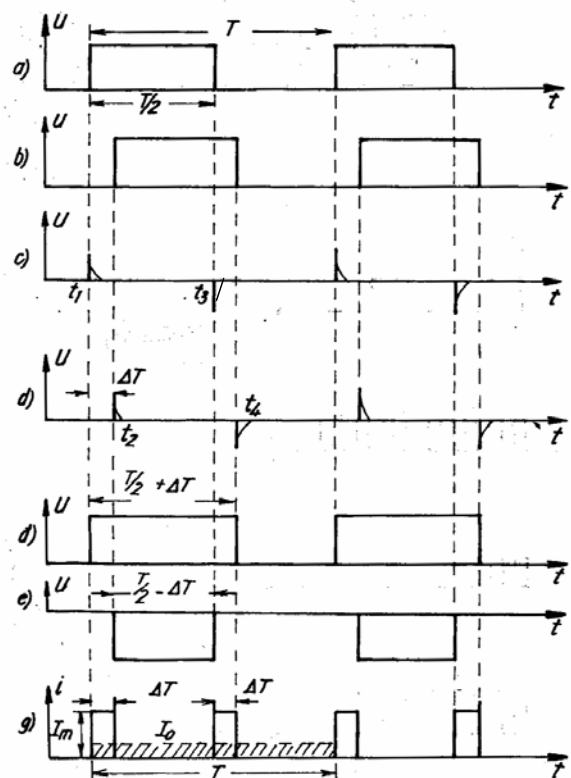
- *Mạch vi phân phân bố*:

+ đầu ra của nó đưa tới đầu vào *Bộ đa hài đồng bộ I* chỉ các xung nhọn dương (hình c) tương ứng với sườn trước của xung vuông đường thứ nhất và các xung nhọn âm (hình d) tương ứng với sườn sau của xung vuông đường thứ 2

+ Đưa tới *Bộ đa hài đồng bộ II* chỉ các xung nhọn dương (hình d) của đường thứ 2 và các xung nhọn âm (hình c) đường thứ nhất

+ xác định độ rộng của các xung đưa ra (hình đ, e)

$$I_0 = I_m \frac{2\Delta T}{T} \quad \varphi^0 = 180^0 \frac{I_0}{I_m}$$



Hình 5-16

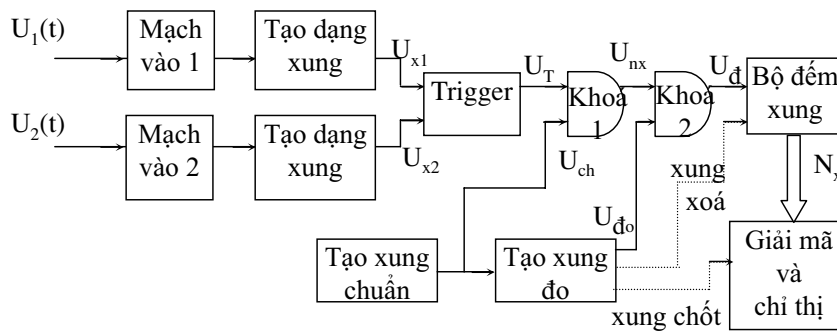
108

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

5.5.2 Pha mét chỉ thị số

a. Chức năng các khối:

- Mạch vào: thực hiện tiền xử lý tín hiệu vào, lọc nhiễu.
- Tạo dạng xung: biến đổi tín hiệu vào, tạo ra các xung đo đơn cực tính có chu kỳ $T = \text{chu kỳ tín hiệu vào}$ (U_{x1}, U_{x2}).
- Trigger: tạo ra xung vuông có độ rộng ΔT và chu kỳ T chính là nhờ U_{x1}, U_{x2} (U_{x1} được đưa vào đầu thiết lập S của Trigger, U_{x2} được đưa vào đầu xoá R của Trigger).
- Tạo xung đếm chuẩn có chu kỳ T_{ch} .
- Tạo xung đo: chia tần số xung đếm chuẩn tạo ra xung đo có độ rộng T_{do} .



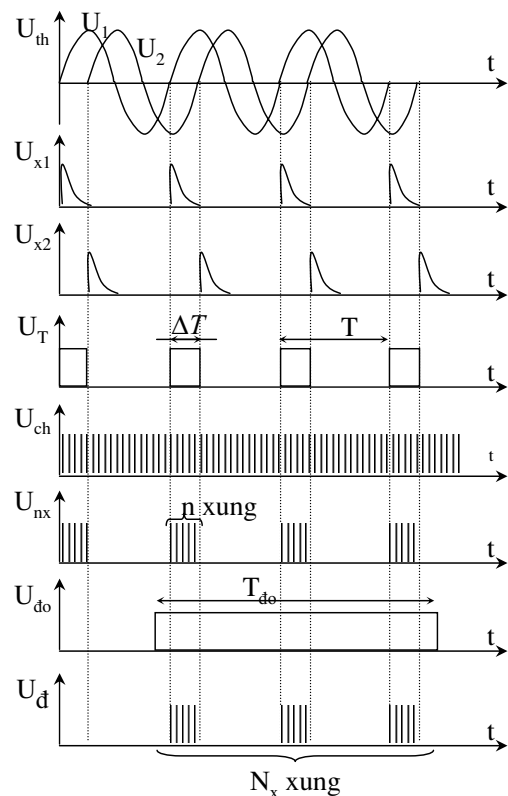
Hình 5-17: Sơ đồ khối của Pha mét số

109

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

b/ Nguyên lý làm việc:

- Xung U_T từ Trigger sẽ điều khiển đóng mở khoá 1. Mỗi khi có xung, xung đếm U_{ch} từ bộ tạo xung đếm chuẩn sẽ được đưa qua khoá 1 và đầu ra của khoá 1 là xung U_{nx} là 1 chuỗi gồm nhiều nhóm xung đếm và được đưa vào khoá 2.
- Xung đo U_{do} điều khiển đóng mở khoá 2 trong thời gian có xung đo T_{do} .
- Giả sử có n nhóm xung được đưa qua khoá 2 vào kích thích cho bộ đếm xung, tổng số xung đếm được là N_x , số xung N_x này được đưa qua mạch giải mã và chỉ thị để hiển thị kết quả là góc lệch pha cần đo.
- Ta có góc lệch pha giữa 2 tín hiệu $U_1(t)$ và $U_2(t)$ là



Hình 5-18 Giản đồ thời gian

110

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

$$\Delta\varphi = 360^\circ \cdot \frac{\Delta T}{T}, \quad \Delta T = nT_{ch}$$

(n là số xung của 1 nhóm xung, T_{ch} là chu kỳ xung đếm chuẩn).

$$T_{do} = h \cdot T, \quad n = \frac{N_x}{h}$$

$$\Rightarrow \Delta\varphi = 360 \frac{T_{ch}}{T_{do}} \cdot N_x$$

c. Đánh giá sai số:

- Do sai số của T_{ch} :

- Do sai số lượng tử: $\pm \frac{1}{n}$, $\pm \frac{1}{h}$

- Sai số do độ không đồng nhất của kênh 1, kênh 2 là $\Delta\varphi' \rightarrow \Delta\varphi_{do} = \Delta\varphi' + \Delta\varphi$

- Khắc phục:

+ Đưa tín hiệu $U_1(t)$ hoặc $U_2(t)$ vào cả 2 kênh, giả sử Phamét chỉ thị giá trị là

$$\Delta\varphi'_{do} = \Delta\varphi', \quad \text{ta có: } \Delta\varphi = \Delta\varphi_{do} - \Delta\varphi'_{do}$$

+ Quá trình hiệu chỉnh này có thể được thực hiện nhờ bộ đếm xung thuận nghịch.

111

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

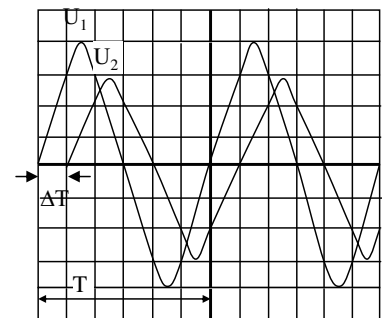
5.5.3 Đo độ di pha bằng phương pháp vẽ dao động đồ

1. Phương pháp dùng quét tuyến tính:

$$u_1 = U_{m1} \sin(\omega t + \varphi_1)$$

$$u_2 = U_{m2} \sin(\omega t + \varphi_2)$$

$$\Delta\varphi = \varphi_1 - \varphi_2 = 360^\circ \cdot \frac{\Delta T}{T}$$



Hình 5-19

2. Phương pháp Lixazu:

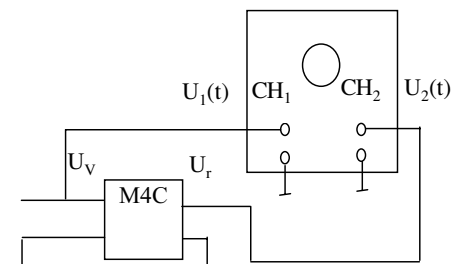
Giả thiết đo độ di pha của t/hệ qua 1 M4C. Phương pháp này có thể sử dụng Oxilo 1 kênh hoặc 2 kênh. Giả sử ta sử dụng ôxilô 2 kênh, sơ đồ như hình 5-20.

+ Điều chỉnh ôxilô làm việc ở chế độ quét Lixazu:

Chọn chuyên mạch X-Y

Vert.Mode \rightarrow CH2 = U_{CH2} \rightarrow Kênh Y

Source \rightarrow CH1 = U_{CH1} \rightarrow Kênh X



Hình 5-20

112

Chương 5. Đo tần số, khoảng thời gian và đo độ di pha

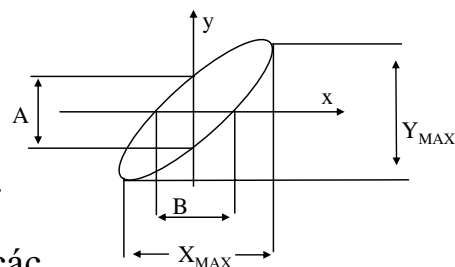
+Điều chỉnh hệ số lệch pha để nhận được dao động đồ Lissazou nằm chính giữa và trong giới hạn màn hình.

Volts/div (CH1 và CH2)

POS-Y (CH1)

POS-X

Dao động đồ sẽ có dạng đường thẳng hoặc đường Elip.



Hình 5-21

+Xác định góc trung tâm của dao động đồ: đưa các chuyên mạch kết nối đầu vào của cả 2 kênh về vị trí GND, trên màn hình sẽ là 1 điểm sáng, dịch chuyển điểm sáng đó về chính giữa màn hình.

+Đưa các chuyên mạch kết nối đầu vào về vị trí AC, khi đó sẽ nhận được dao động đồ có dạng đường thẳng hoặc Elip.

+Xác định góc lệch pha:

$$|\sin \Delta\varphi| = \frac{A}{Y_{\max}} = \frac{B}{X_{\max}} \Rightarrow |\Delta\varphi| = \arcsin\left(\frac{A}{Y_{\max}}\right) = \arcsin\left(\frac{B}{X_{\max}}\right)$$

113

Chương 6. Đo dòng điện và điện áp

6.1 Đo dòng điện

6.1.1 Đo dòng điện 1 chiều bằng Ampe mét từ điện

-Dụng cụ đo: Ampe mét từ điện, được mắc nối tiếp với mạch có dòng điện cần đo sao cho tại cực dương dòng đi vào và tại cực âm dòng đi ra khỏi ampe mét.

-Yêu cầu: nội trở R_A nhỏ để đảm bảo ampe mét ảnh hưởng rất ít đến đến trị số dòng điện cần đo

-Ampe mét từ điện: độ lệch của kim tỉ lệ thuận với dòng điện chạy qua cuộn dây.

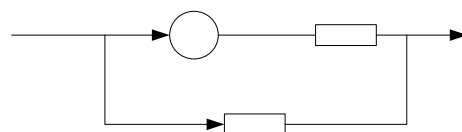
-Để đo I lớn \rightarrow mắc điện trở sơ vào mạch đo:

$$I_{do\ max} = I_{A\ max} + I_{S\ max}$$

Ta có: $I_{S\ max} \cdot R_S = I_{A\ max} \cdot R_A$

$$\frac{I_{S\ max}}{I_{A\ max}} = \frac{R_A}{R_S} \Rightarrow \frac{I_{S\ max} + I_{A\ max}}{I_{A\ max}} = \frac{R_A + R_S}{R_S}$$

$$\frac{I_{do\ max}}{I_{A\ max}} = 1 + \frac{R_A}{R_S} ; \quad n = \frac{I_{do\ max}}{I_{A\ max}} : \text{hệ số mở rộng thang đo}$$



Hình 6-1

114

Chương 6. Đo dòng điện và điện áp

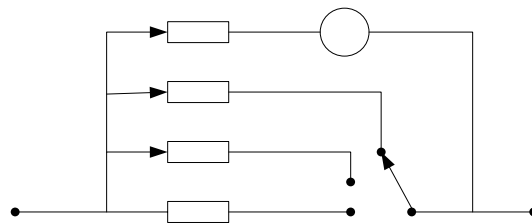
$$R_s = \frac{R_A}{n-1}$$

Thay đổi R_s bằng các giá trị khác nhau \rightarrow các thang đo khác nhau
Ví dụ

• Ampe mét nhiều thang đo

-Thay đổi vị trí CM (B, C, D) \rightarrow đo được các dòng có trị số khác nhau

Chú ý: sử dụng công tắc đóng rồi cắt để dụng cụ không bị mất sơn \rightarrow tránh để dòng qua \bigcirc quá lớn gây hỏng \bigcirc



Hình 6-2

115

Chương 6. Đo dòng điện và điện áp

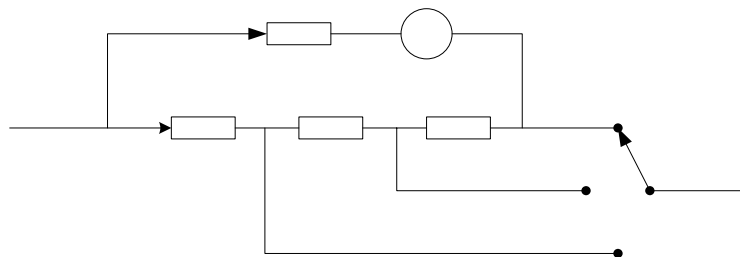
-Sơ Ayrton: bảo vệ cuộn dây của \bigcirc khỏi bị dòng quá lớn khi CM giữa các sơ

-Phân tích:

CM ở B: $R_A // (R_1 \text{ nt } R_2 \text{ nt } R_3)$

CM ở C: $(R_A \text{ nt } R_3) // (R_1 \text{ nt } R_2)$

CM ở D: $(R_A \text{ nt } R_2 \text{ nt } R_3) // R_1$



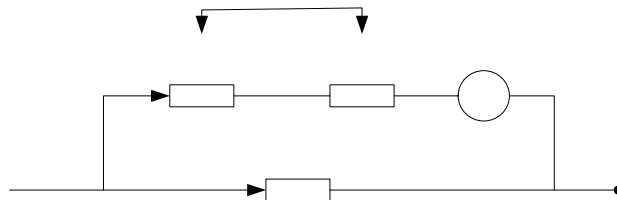
Hình 6-3

116

Chương 6. Đo dòng điện và điện áp

Sai số do nhiệt độ:

- Cuộn dây trong dụng cụ đo TĐNCVC được quấn bằng dây đồng mảnh, và điện trở của nó có thể thay đổi đáng kể theo nhiệt độ
- I chạy qua cuộn dây \rightarrow nung nóng nó $\rightarrow R_{\text{cuộn dây}}$ thay đổi \rightarrow sai số phép đo dòng
- Khắc phục: mắc $R_{\text{bù}}$ bằng Mangan hoặc Constantan với cuộn dây (Mangan hoặc Constantan có hệ số điện trở phụ thuộc t^0 bằng 0)



Hình 6-4

nếu $R_{\text{bù}} = 9 R_{\text{cuộn dây}} \rightarrow R_A = R_{\text{bù}} + R_{\text{cuộn dây}} = 10R_{\text{cuộn dây}}$ thì khi $R_{\text{cuộn dây}}$ thay đổi 1% sẽ khiến cho R_A thay đổi 0,1%

R_S cũng được làm bằng Mangan hoặc Constantan để tránh sự thay đổi điện trở theo t^0

117

Chương 6. Đo dòng điện và điện áp

6.1.2 Đo dòng điện xoay chiều hình sin

Cơ cấu đo điện từ được dùng phổ biến

Để mở rộng giới hạn đo \rightarrow dùng biến áp dòng điện (bộ biến dòng)

Bộ biến dòng biến đổi I cần đo có trị số lớn sang dòng điện có trị số nhỏ mà cơ cấu đo điện từ có thể làm việc được.

Cuộn dây W_1 mắc nt với mạch có dòng điện cần đo

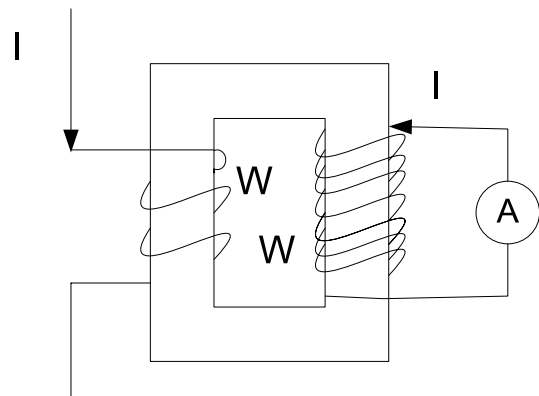
Cuộn dây W_2 mắc với ampe mét điện từ

Số vòng $W_2 >$ số vòng W_1

$$\frac{I_{\text{đo max}}}{I_{A \text{ max}}} = \frac{W_2}{W_1} = n$$

với $n = \frac{W_2}{W_1}$ là hệ số biến dòng

$$I_{\text{đo}} = n \cdot I_A$$



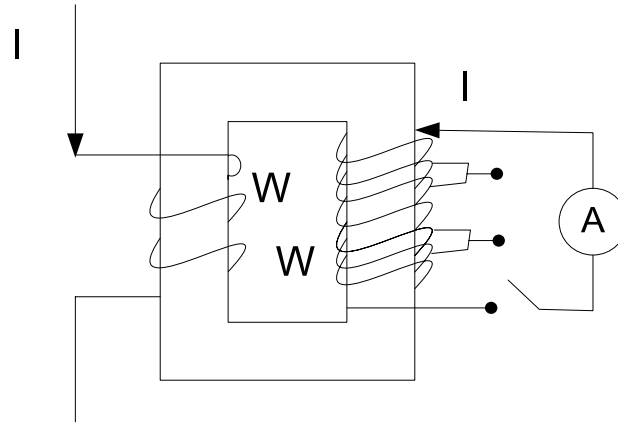
Hình 6-5

118

Chương 6. Đo dòng điện và điện áp

Chú ý: dòng qua cơ cấu đo không được vượt quá $I_{A \max}$

-Để có các thang đo khác nhau \rightarrow cấu tạo bộ biến dòng với cuộn thứ cấp có nhiều đầu ra.



Hình 6-6

119

Chương 6. Đo dòng điện và điện áp

6.2 Đo điện áp

6.2.1 Đặc điểm & yêu cầu

- Phép đo dễ tiến hành, thực hiện nhanh chóng, độ chính xác cao.
- Khoảng giá trị điện áp cần đo rộng (vài μV -vài trăm KV), trong dải tần số rộng (vài % Hz – hàng nghìn MHz), và dưới nhiều dạng tín hiệu điện áp khác nhau
- Thiết bị đo điện áp phải có $Z_{\text{vào}}$ lớn

* Các trị số điện áp cần đo

- trị số đỉnh (U_m), trị số hiệu dụng (U_{hd}, U), trị số trung bình (U_{tb}, U_0)

$$U = \sqrt{\frac{1}{T} \int_0^T u^2(t) dt}$$

Điện áp có chu kì dạng không sin:

$$U^2 = U_0^2 + U_1^2 + U_2^2 + \dots = \sum_{k=0}^n U_k^2$$

120

Chương 6. Đo dòng điện và điện áp

$$U_0 = \frac{1}{T} \int_0^T |u(t)| dt$$

Quan hệ giữa U_m , U , U_0 :

$$k_b = \frac{U_m}{U}$$

$$k_d = \frac{U}{U_0}$$

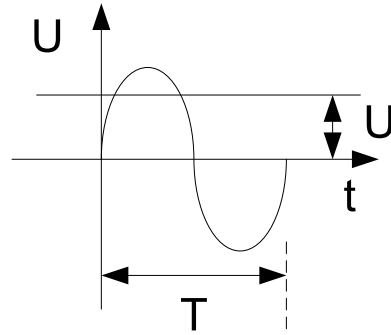
k_b : hệ số biên độ của tín hiệu điện áp; k_d : hệ số dạng của tín hiệu điện áp

VD:

h(6-7a) là điện áp hình sin:

$$U_m = \sqrt{2} \cdot U; \quad U_0 = 0,9U$$

$$\Rightarrow k_b = 1,41; \quad k_d = 1,11$$



Hình 6-7a

121

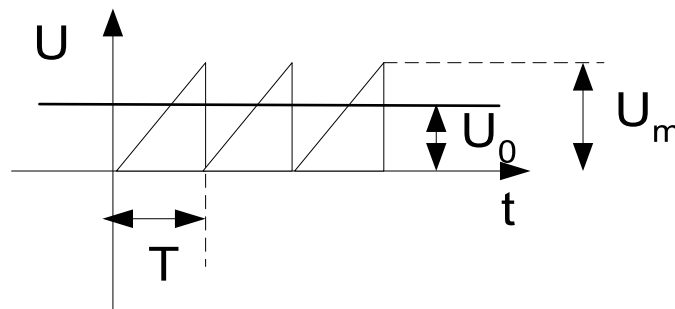
Chương 6. Đo dòng điện và điện áp

h(6-7b) là điện áp xung răng cưa:

$$u(t) = \frac{U_m}{T} t \Rightarrow U = \sqrt{\frac{1}{T} \int_0^T \frac{U_m^2}{T^2} t^2 dt} = \frac{U_m}{\sqrt{3}}$$

$$U_0 = \frac{U_m}{2}$$

$$\Rightarrow k_b = 1,73; \quad k_d = 1,15$$



Hình 6-7b

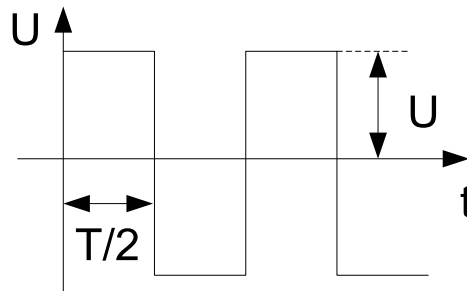
122

Chương 6. Đo dòng điện và điện áp

h(6-7c) là điện áp xung vuông góc:

$$u(t) = \begin{cases} U_m : 0 \leq t \leq \frac{T}{2} \\ -U_m : \frac{T}{2} \leq t \leq T \end{cases}$$

$$U = U_m \text{ và } U_0 = U_m \Rightarrow k_b = k_d = 1$$



Hình 6-7c

123

Chương 6. Đo dòng điện và điện áp

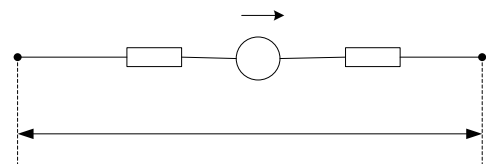
6.2.2 Đo điện áp 1 chiều

(a) Dùng vôn mét từ điện:

- Dụng cụ đo: Vôn mét từ điện, được mắc // với mạch có điện áp cần đo sao cho cực dương của Vôn mét nối với điểm có điện thế cao và cực âm của Vôn mét nối với điểm có điện thế thấp hơn.
- Yêu cầu: điện trở vào của vôn mét R_V lớn để đảm bảo vôn mét ảnh hưởng rất ít đến đến trị số điện áp cần đo
- Để đo điện áp lớn \rightarrow mắc điện trở phụ vào mạch đo:

$$U_{do\ max} = I_V(R_p + R_V)$$
$$\Rightarrow \frac{U_{do\ max}}{U_{V\ max}} = \frac{R_p + R_V}{R_V}$$

$$\Rightarrow \frac{U_{do\ max}}{U_{V\ max}} = 1 + \frac{R_p}{R_V} = n ; \quad n : \text{hệ số mở rộng thang đo}$$



Hình 6-8

124

Chương 6. Đo dòng điện và điện áp

$$R_p = (n-1)R_V$$

VD

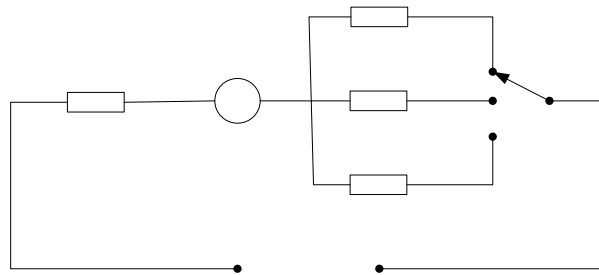
* Vôn mét nhiều thang đo

- Được cấu tạo từ một dụng cụ đo độ lệch, một số điện trở phụ và một công tắc xoay

- 2 mạch vôn kế nhiều khoảng đo thường dùng:

(H6-9a) ở 1 thời điểm chỉ có 1 trong 3 điện trở phụ được mắc nối tiếp với máy đo. Khoảng đo của vôn kế: $U_{đo} = I_V (R_V + R_p)$

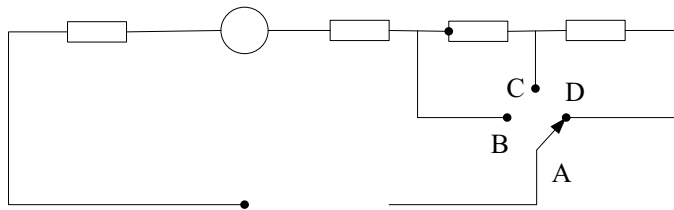
R_p có thể là R_{p1} , R_{p2} , R_{p3}



Hình 6-9a

125

Chương 6. Đo dòng điện và điện áp



Hình 6-9b

(H6-9b) các điện trở phụ được mắc nối tiếp và mỗi chỗ nối được nối với một trong các đầu ra của công tắc

Khoảng đo của vôn kế: $U_{đo} = I_V (R_V + R_p)$

R_p có thể là R_{p1} , $R_{p1}+R_{p2}$, $R_{p1}+R_{p2}+R_{p3}$

VD

* Độ nhạy của vôn mét

-là tỉ số giữa điện trở toàn phần và chỉ số điện áp toàn thang của vôn mét

→ đơn vị: Ω/V , độ nhạy càng lớn thì vôn mét càng chính xác

VD: một vôn mét có: $R_{tp} = R_V + R_p = 1M\Omega$, dụng cụ đo 100V trên toàn thang

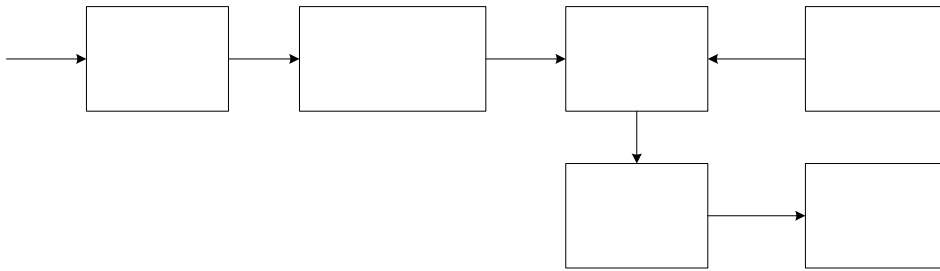
→ độ nhạy của vôn mét: ?

126

Chương 6. Đo dòng điện và điện áp

(b) Dùng vôn mét số

- Sơ đồ khối đơn giản:



Hình 6-10

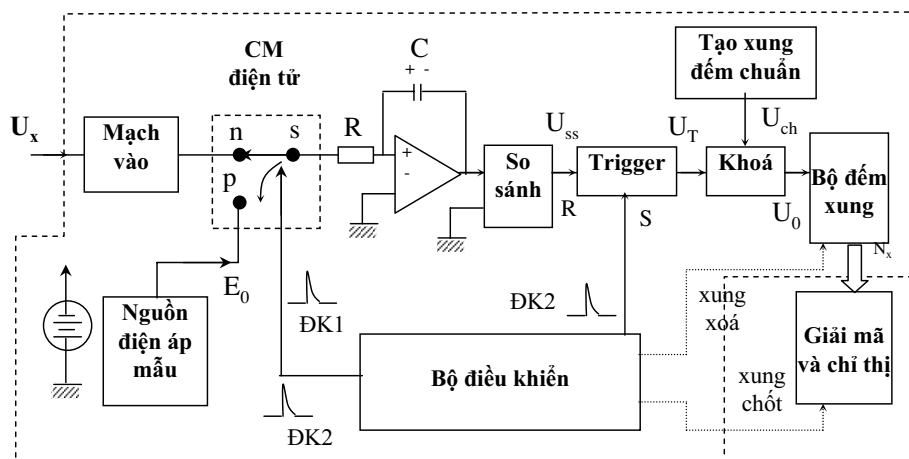
- + T.B.V gồm:
 - * bộ lọc tần thấp để cho $U_{đo}$ không còn thành phần sóng hài
 - * bộ phân áp: thay đổi thang đo
 - * bộ chuyển đổi phân cực điện áp: thay đổi cực tính của $U_{đo}$
- + Bộ biến đổi điện áp - khoảng thời gian: biến đổi trị số $U_{đo}$ ra khoảng thời gian Δt để điều khiển công đóng mở
- + Công: biến đổi khoảng thời gian Δt thành công

127

TDV /

Chương 6. Đo dòng điện và điện áp

- + Bộ tạo xung đếm: tạo ra các xung đếm có tần số nhất định đưa tới Công. Chỉ các xung đếm xuất hiện trong khoảng thời gian Δt ứng với công mở mới thông qua được công tới bộ đếm xung
 - + Bộ đếm xung: đếm các xung trong khoảng thời gian Δt
 - + Thiết bị hiển thị số: chuyển đổi từ số xung đếm được thành chữ số hiển thị
- Sơ đồ khối chi tiết:



Hình 6-11 Sơ đồ khối Vôn mét số thời gian xung

128

Chương 6. Đo dòng điện và điện áp

b/ Nguyên lý làm việc:

- Khi chưa đo, khoá S hở (không ở vị trí nạp hoặc phóng).

- Quá trình biến đổi được thực hiện theo 2 bước tích phân sau:

+ Bước 1: Tại t_1 , bộ điều khiển đưa ra xung điều khiển ĐK1 đưa khoá S về vị trí n, điện áp U_x qua mạch vào \rightarrow qua R nạp cho C $\rightarrow U_C$ tăng.

+ Bước 2: đến thời điểm t_2 , bộ điều khiển đưa ra xung điều khiển ĐK2 đưa S về vị trí p và kết thúc quá trình nạp, C sẽ phóng điện qua nguồn điện áp mẫu (nguồn điện áp không đổi, 1 chiều E_0), U_C giảm đến thời điểm $t_3 \rightarrow U_C = 0$, bộ so sánh đưa ra xung so sánh U_{SS} .

Xung ĐK2 và xung U_{SS} sẽ được đưa vào đầu vào thiết lập (S) và xoá (R) của Trigger \rightarrow đầu ra của Trigger là xung vuông có độ rộng T_x , xung này sẽ điều khiển đóng mở khoá để cho phép xung đếm chuẩn qua khoá \rightarrow kích thích cho bộ đếm xung.

Giả sử trong thời gian T_x có N_x xung qua khoá, số xung N_x được đưa qua mạch giải mã và chỉ thị để biểu thị kết quả U_{DC} cần đo.

129

Chương 6. Đo dòng điện và điện áp

* Xác định $U_x = f(N_x)$:

- Quá trình C nạp:

$$U_n = U_c(t_1) + \frac{1}{RC} \int_{t_1}^{t_2} K_v \cdot U_x \cdot dt$$

K_v : hệ số truyền đạt của mạch vào.

Giả sử trong thời gian biến đổi, $U_x = \text{const}$:

$$U_n = 0 + \frac{1}{RC} \cdot K_v \cdot U_x (t_2 - t_1) = \frac{K_v \cdot U_x \cdot T_1}{RC}$$

với $T_1 = t_2 - t_1$

- Quá trình C phóng:

$$U_c(t_3) = U_c(t_2) - \frac{1}{RC} \int_{t_2}^{t_3} E_0 \cdot dt$$

$$= U_n - \frac{1}{RC} \cdot E_0 (t_3 - t_2)$$

$$U_c(t_3) = \frac{K_v \cdot U_x \cdot T_1}{RC} - \frac{1}{RC} \cdot E_0 \cdot T_x$$

với $T_x = t_3 - t_2$

130

Chương 6. Đo dòng điện và điện áp

$$U_c(t_3) = 0 \rightarrow T_x = \frac{K_v \cdot U_x \cdot T_1}{E_0} = N_x \cdot T_{ch}$$

T_{ch} : chu kỳ của xung đếm chuẩn.

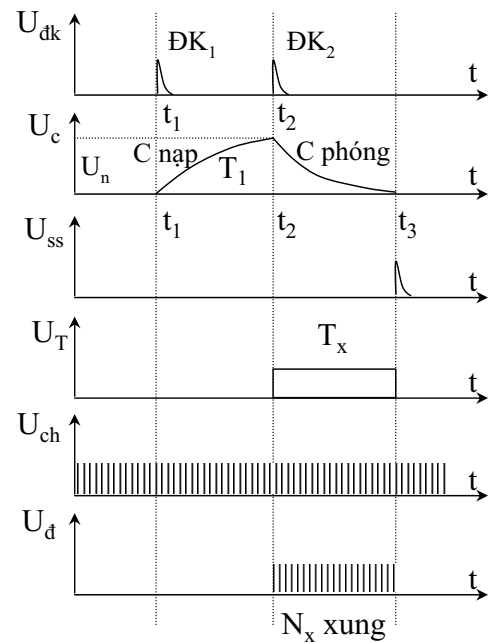
$$\rightarrow U_x = \frac{T_{ch} \cdot E_0}{K_v \cdot T_1} \cdot N_x = S_0 \cdot N_x$$

$$\rightarrow S_0 = \frac{T_{ch} \cdot E_0}{K_v \cdot T_1} = const$$

(thường chọn $S_0 = 10^k$ với $k=0, \pm 1, \dots$)

$$\rightarrow U_x = 10^k \cdot N_x$$

c/ Giản đồ thời gian: hình 6-12



Hình 6-12

131

Chương 6. Đo dòng điện và điện áp

d/ Đánh giá sai số:

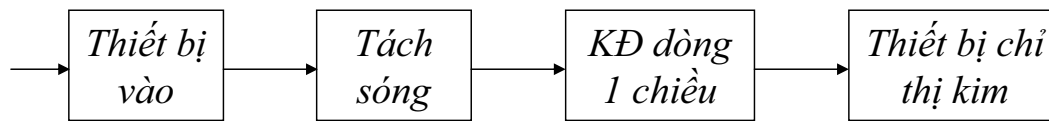
- Sai số T_{ch} , K_v , E_0 , T_1 .
- Sai số lượng tử (do xấp xỉ T_x với N_x).
- Sai số do độ trễ của các Trigger.
- Sai số do nhiễu tác động từ đầu vào. Tuy nhiên, với phương pháp tích phân 2 lần, có thể loại trừ hoàn toàn nhiễu chu kỳ nếu chọn $T_1 = n \cdot T_{nh}$ với T_{nh} là chu kỳ độ nhiễu.

132

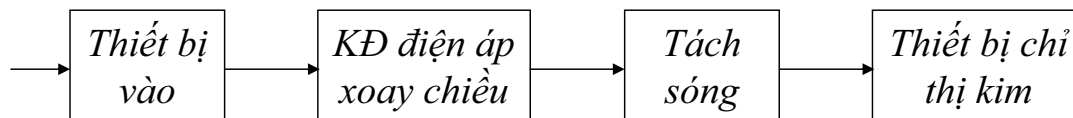
Chương 6. Đo dòng điện và điện áp

6.2.3 Đo điện áp xoay chiều

Sơ đồ khối của vôn mét đo điện áp xoay chiều có trị số lớn



Sơ đồ khối của vôn mét đo điện áp xoay chiều có trị số nhỏ



Thiết bị vào: gồm các phần tử để biến đổi điện áp đo ở đầu vào như bộ phân áp, mạch tăng trở kháng vào... với mục đích là ghép $U_{đo}$ một cách thích hợp với mạch đo là vôn mét.

Bộ tách sóng: biến đổi điện áp xoay chiều thành dòng điện hay điện áp 1 chiều.

133

Chương 6. Đo dòng điện và điện áp

Các loại mạch tách sóng:

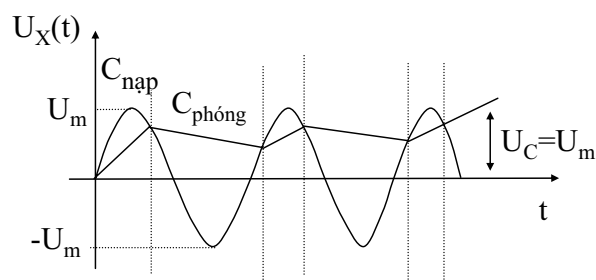
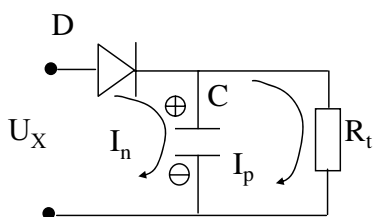
a) Tách sóng đỉnh (biên độ)

- Là tách sóng mà U_{ra} trực tiếp tương ứng với trị số biên độ của $U_{vào}$. Phần tử để giữ lại trị số biên độ của $U_{đo}$ là tụ điện. Tụ điện được nạp tới giá trị đỉnh của $U_{đo}$ thông qua phần tử tách sóng.

- Mạch có thể dùng diode hoặc Transistor. Ở đây ta dùng mạch tách sóng đỉnh dùng diode.

+mạch tách sóng đỉnh có đầu vào mở:

$$U_x(t) = U_m \sin \omega t$$



Hình 6-13

134

Chương 6. Đo dòng điện và điện áp

Nguyên lý làm việc:

- Trong nửa chu kỳ (+) đầu tiên, D thông, C được nạp điện nhanh qua trở $R_{D\text{ thông}}$ với hằng số nạp $\tau_n = R_{D\text{ thông}} \cdot C$ và U_C tăng đến khi $U_C \geq U_x(t)$. Lúc này D tắt và tụ C sẽ phóng điện qua R_t với hằng số phóng $\tau_p = R_t \cdot C$
- Khi U_C giảm đến khi $U_C < U_x(t)$ thì tụ lại được nạp.
- Nếu chọn $\tau_n \ll \tau_p$ thì sau vài chu kỳ U_C có giá trị không đổi và xấp xỉ U_m

Nhận xét: - dải tần rộng

- nếu điện áp đo có cả thành phần 1 chiều thì điện áp đồng hồ đo được $U_{Rt} = U_0 + U_m$

135

Chương 6. Đo dòng điện và điện áp

+ Mạch tách sóng đỉnh có đầu vào đóng

$$U_x(t) = U_0 + U_m \sin \omega t$$

Nguyên lý làm việc:

Cho điện áp vào hình sin, trong 1/2 nửa chu kỳ (+) đầu tiên D thông, C được nạp điện với hằng số nạp $\tau_n = R_{D\text{ thông}} \cdot C$ và U_C tăng đến khi $U_C > U_x(t)$. Lúc này D tắt và tụ C sẽ phóng điện qua R_t với hằng số phóng $\tau_p = R_t \cdot C$; và U_C giảm đến khi $U_C < U_x(t)$ tụ lại được nạp.

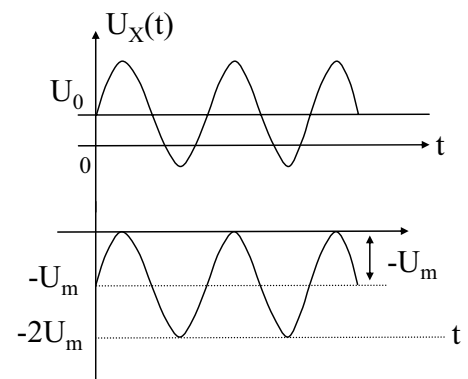
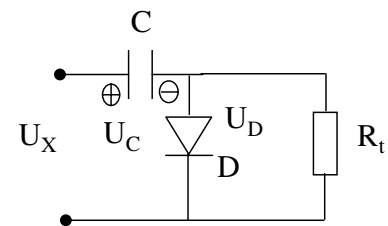
Nếu chọn $\tau_n \ll \tau_p$: $C \cdot R_{D\text{ th}} \ll R_t C$
 $R_{D\text{ th}} \ll R_t$

Thì sau 1 số chu kỳ t/hiệu tụ C sẽ được nạp $U_C \cong U_0 + U_m$.

$$U_{Rt} = U_{x\approx} - U_C = U_0 + U_m \sin \omega t - (U_0 + U_m) = U_m (\sin \omega t - 1)$$

$$\omega t = \frac{3\pi}{2} + 2k\pi, k=1,2,\dots \Rightarrow U_{Rt} = -2U_m$$

$$\omega t = \frac{\pi}{2} + 2k\pi, k=1,2,\dots \Rightarrow U_{Rt} = 0$$



Hình 6-14

136

Chương 6. Đo dòng điện và điện áp

b) Mạch tách sóng trung bình:

Có nhiệm vụ biến đổi điện áp xoay chiều thành điện áp 1 chiều có giá trị trung bình tỷ lệ với trị số điện áp trung bình của điện áp vào.

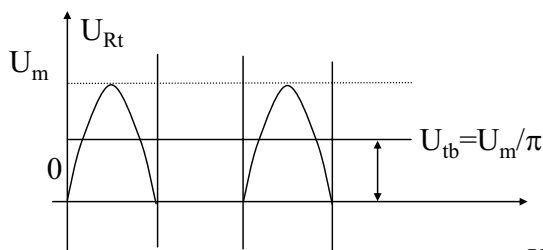
Thường dùng các mạch chỉnh lưu cả chu kỳ hoặc nửa chu kỳ.

+ Mạch chỉnh lưu nửa chu kỳ:

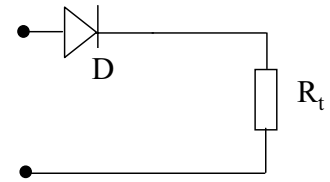
D_1 là chỉnh lưu nửa chu kỳ. D_2 là ngăn không để điện áp ngược quá lớn đánh thủng D_1 đặt lên Vôn kế và làm cho điện trở trong mạch tách sóng đồng đều trong cả chu kỳ.

Chọn $R_t \gg R_{D1}$ thuận

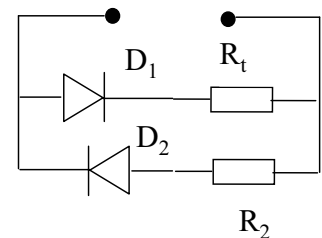
$$R_t + R_{D1th} = R_2 + R_{D2th}$$



Hình 6-15



Kiểu mắc 1 diode

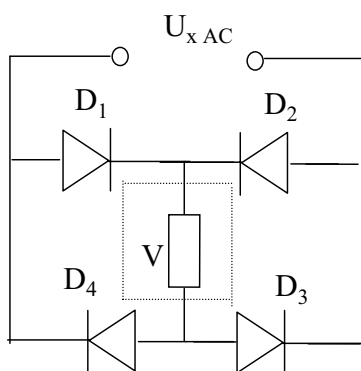


Kiểu mắc 2 diode //

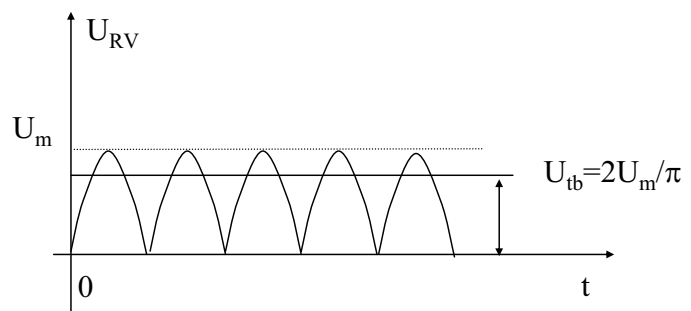
137

Chương 6. Đo dòng điện và điện áp

+Chỉnh lưu cả chu kỳ:

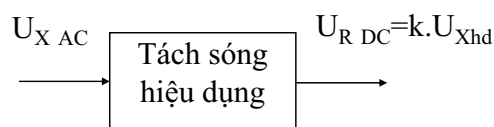


Hình 6-16



c) Mạch tách sóng hiệu dụng

Nhiệm vụ: Biến đổi điện áp xoay chiều thành 1 chiều có giá trị tỷ lệ với giá trị hiệu dụng của điện áp xoay chiều.



138

Chương 6. Đo dòng điện và điện áp

Để tách sóng hiệu dụng cần phải những bước sau:

+Bình phương điện áp: dùng mạch bình phương điện áp hoặc dùng mạch có đặc tuyến Vôn-Ampe bậc 2 ($i=S_0U_X^2$)

+Lấy tích phân, và dùng các mạch khai căn hoặc dùng phương pháp khắc độ thang đo.

$$U_{hd} = \sqrt{\frac{1}{T} \int_{t_0}^{t_0+T} U_X^2(t) dt}$$

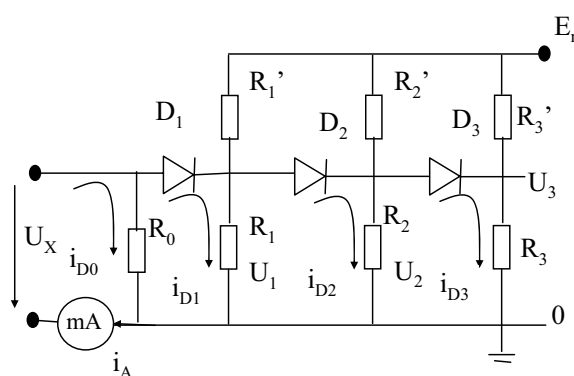
Ta xét mạch tách sóng hiệu dụng dùng các mạch có đặc tuyến Vôn-Ampe bậc 2: Để tăng khả năng đo điện áp hiệu dụng \rightarrow xây dựng các mạch có đặc tuyến Vôn-Ampe bậc 2 bằng cách xấp xỉ đặc tuyến thành những đoạn tuyến tính liên tiếp nhau.

Giả sử xây dựng mạch có đặc tuyến xấp xỉ thành 4 đoạn như hình vẽ ($0 \div U_1$), ($U_1 \div U_2$), ($U_2 \div U_3$), ($U_3 \div \infty$).

139

Chương 6. Đo dòng điện và điện áp

4 đoạn tương ứng với các khâu diode mắc liên tiếp với nhau như sơ đồ:



Hình 6-17

-Diode D_i được phân cực bởi cặp điện trở R_i và R_i' để điểm làm việc của chúng là U_i ($i=1, 2, 3$)

-Tính toán mạch như sau:

Giả sử cần xấp xỉ đặc tuyến: $i=S_0U^2$

140

Chương 6. Đo dòng điện và điện áp

⊕Voi $0 < U_x \leq U_1 : D_1, D_2, D_3$ tat

$$\left. \begin{aligned} i_A = i_{D0} = \frac{U_x}{R_0} \\ U_x = U_1 \rightarrow i_A = i_1 = S_0 U_1^2 = \frac{U_x}{R_0} \end{aligned} \right\} \rightarrow R_0 = ?$$

⊕Voi $U_1 < U_x \leq U_2 : D_1$ thong, D_2, D_3 tat

$$\left. \begin{aligned} i_A = i_{D0} + i_{D1} = U_x \left(\frac{1}{R_0} + \frac{1}{R_1} \right) \\ U_x = U_2 \rightarrow i_A = i_2 = S_0 U_2^2 \end{aligned} \right\} \rightarrow R_1 = ?$$

⊕Tuong tu voi $U_2 < U_x \leq U_3 : D_1, D_2$ thong, D_3 tat

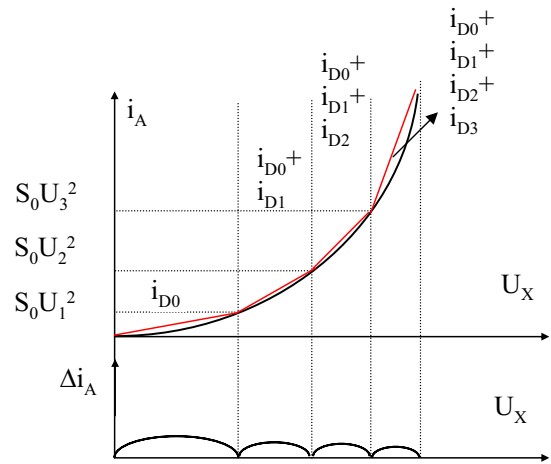
$$i_A = i_{D0} + i_{D1} + i_{D2} \rightarrow R_2 = ?$$

⊕voi $U_3 < U_x : D_1, D_2, D_3$ thong

$$\begin{aligned} i_A &= i_{D0} + i_{D1} + i_{D2} + i_{D3} \\ &= U_x \left(\frac{1}{R_0} + \frac{1}{R_1} + \frac{1}{R_2} + \frac{1}{R_3} \right) \rightarrow R_3 = ? \end{aligned}$$

$$U_i = \frac{E_n \cdot R_i}{R_1 + R_i'}$$

Biet $R_i \rightarrow$ Tinh duoc R_i'



Hình 6-18

Chương 7. Đo công suất

7.1 Khái niệm

Công suất: năng lượng điện từ trường tiêu thụ trên tải trong một đơn vị thời gian.

Mạch điện một chiều: $P = U.I$

Mạch điện xoay chiều: $p = u.i$

Mạch điện có dạng điều hoà:

$$P = \frac{1}{T} \int_0^T p dt = U.I \cdot \cos \varphi \quad ; \text{ CS thực hiện}$$

CS phản kháng: $Q = U.I \sin \varphi$

$$\cos \varphi = \frac{R}{Z} \quad ; \quad Z = \sqrt{R^2 + X^2}$$

Mạch điện hoạt động ở chế độ xung \rightarrow CS xung (P_{xung}): là trị số CS trung bình trong khoảng t/g có xung (τ)

$$P_{xung} = \frac{1}{\tau} \int_0^T u i dt \quad ; \quad P_{tb} = \frac{1}{T} \int_0^T u i dt \quad \Rightarrow P_{tb} = P_{xung} \frac{\tau}{T}$$

Chương 7. Đo công suất

- Lượng trình đo CS: $10^{-6} \text{ W} \div 10^7 \text{ W}$
- Đơn vị đo CS: oát (W)
- Đơn vị đo CS tương đối: dBW, dBmW: dùng để so sánh các mức CS ở các vị trí khác nhau.

$$\alpha = 10 \lg \frac{P}{P_1} \quad \alpha : \text{CS tương đối}; P: \text{trị số CS W(mW) tại một vị trí nào đó}; P_1: \text{trị số CS ban đầu (1W hoặc 1mW)}$$

7.2 Các phương pháp đo công suất

Đặc điểm đo CS ở tần số cao:

- Biến đổi CS về đại lượng trung gian rồi đo đại lượng đó
- Sai số của phép đo phụ thuộc vào sự phối hợp trở kháng giữa nguồn phát và phụ tải, phụ thuộc vào tần số và các tác động của môi trường.

Các phương pháp đo CS ở tần số cao:

- Đo CS dùng chuyển đổi Hall (dùng cho cả t/số thấp và t/số cao)
- Đo CS bằng cách đo điện áp trên tải thuần trở
- Đo CS bằng điện trở nhiệt

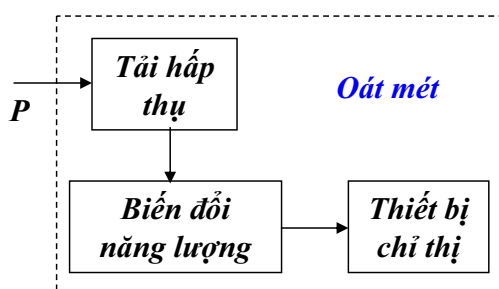
143

Chương 7. Đo công suất

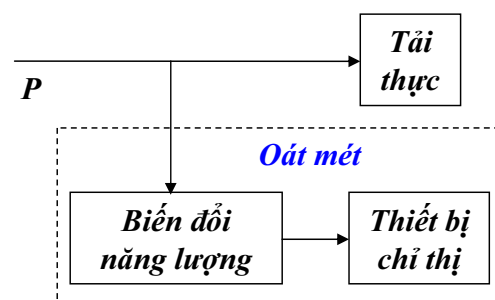
Đo CS ở tần số thấp: dùng phương pháp nhân

Phương tiện đo công suất: oát mét, gồm oát mét đo CS hấp thụ và oát mét đo CS truyền thông.

- Oát mét đo CS hấp thụ: là phương tiện đo CS tiêu tán trên tải phối hợp của chính phương tiện đo đó (hình 7-1). Nó hấp thụ toàn bộ CS của nguồn phát khi nguồn phát đó không mắc tải ngoài
- Oát mét đo CS truyền thông: là phương tiện đo CS truyền theo đường truyền tới tải (hình 7-2). Nó chỉ hấp thụ một phần năng lượng của nguồn phát còn phần lớn năng lượng truyền tới tải riêng của nó.



Hình 7-1



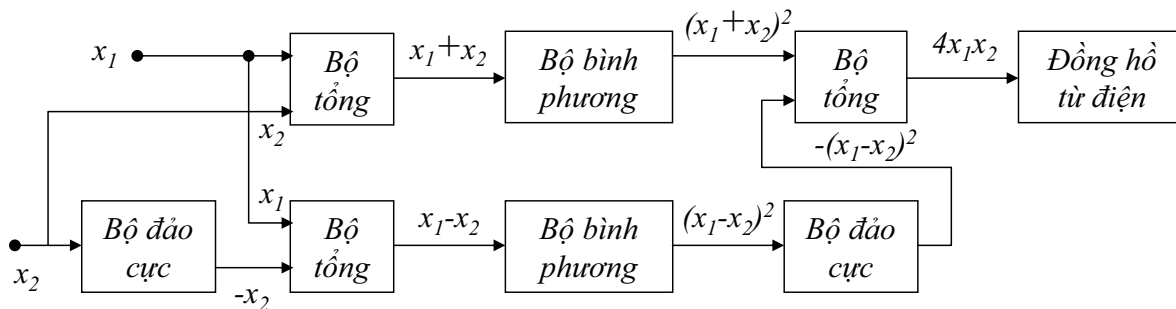
Hình 7-2

144

Chương 7. Đo công suất

7.2.1. Phương pháp nhân:

- Khi dòng điện là điều hoà thì CS tác dụng cần đo trên tải: $P = UI \cos \varphi$
- Đo CS trên tải có thể thực hiện trực tiếp bằng cách dùng 1 thiết bị nhân để nhân điện áp và dòng điện trên tải.
- Sơ đồ khối:



Hình 7-3

$$x_1 x_2 = \frac{1}{4} \left[(x_1 + x_2)^2 - (x_1 - x_2)^2 \right]$$

$$x_1 = U \sin \omega t, x_2 = I \sin(\omega t - \varphi)$$

145

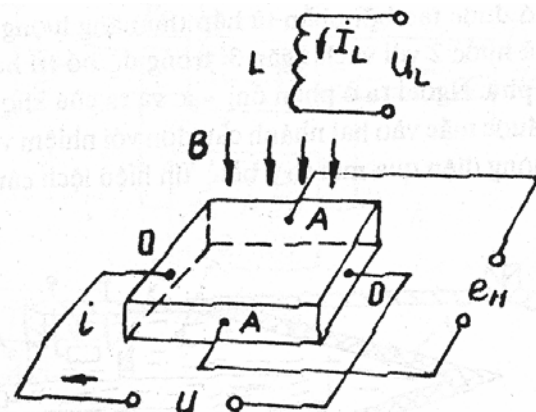
Chương 7. Đo công suất

$$\begin{aligned} 4x_1 x_2 &= 4UI \sin(\omega t) \sin(\omega t - \varphi) \\ &= 2UI \cos \varphi - 2UI \cos(2\omega t - \varphi) \end{aligned}$$

- Điện áp được đo bằng một đồng hồ từ điện mắc song song với 1 tụ điện. Chỉ số của đồng hồ là thành phần 1 chiều: $2UI \cos \varphi$, là CS cần đo trên tải.
- Phần tử có đặc tuyến bậc 2: lấy phần đầu của đặc tuyến V-A của điốt hoặc transistor. (yêu cầu đèn phải có đặc tuyến đồng nhất).
- Sai số: $\pm (5-10)\%$

7.2.2. Đo CS dùng chuyển đổi Hall:

- Chuyển đổi Hall được cấu tạo bằng bản mỏng chất bán dẫn đơn tinh thể (Si hoặc Ge) với 2 cặp cực đặt vuông góc với nhau và nằm trên các thành hẹp của bản tinh thể (Hình 7-4).



Hình 7-4

146

Chương 7. Đo công suất

-cặp cực dòng D được cấp I một chiều hoặc xoay chiều, cặp cực áp A cho ra điện áp tỉ lệ với tích của I và từ cảm tác động vuông góc lên bề mặt của tinh thể.

-Sức điện động Hall:

$$e_H = K_H \cdot B \cdot i \quad (*)$$

K_H : hệ số chuyển đổi, phụ thuộc vào vật liệu, kích thước, hình dạng của tấm bán dẫn và nhiệt độ môi trường.

-Nếu $B \sim U_t$; $i \sim I_t \Rightarrow e_H = K_H \cdot K_I \cdot U_t \cdot I_t$ K_I : hệ số tỉ lệ

Ở mạch điện 1 chiều, sức điện động Hall :

$$e_H = K_H \cdot K_I \cdot P_t$$

Ở mạch điện xoay chiều hình sin, sức điện động Hall:

$$\begin{aligned} e_H &= K_H \cdot K_I \cdot U_m \cdot I_m \cdot \sin(\omega t) \cdot \sin(\omega t - \varphi) \\ &= K_H \cdot K_I \cdot U \cdot I \cdot \cos \varphi - K_H \cdot K_I \cdot U \cdot I \cdot \cos(2\omega t - \varphi) \end{aligned}$$

Nếu mắc vào 2 cực áp 1 dụng cụ từ điện thì chỉ số của dụng cụ đó tỉ lệ với P_{tb} trong mạch dòng xoay chiều \rightarrow thang đo của dụng cụ có thể được khắc độ trực tiếp theo đơn vị CS.

147

Chương 7. Đo công suất

Từ (*) \Rightarrow muốn e_H tăng thì hoặc i tăng, hoặc B tăng; thường tăng B vì i tăng \rightarrow tăng nhiệt độ của bán dẫn (ít dùng)

Để tăng B cần định hướng và gắn chuyển đổi Hall ở vị trí thích hợp trong ống sóng và cấp dòng trực, hoặc sử dụng môi trường có độ từ thẩm cao.

Ưu điểm:

- Không có sai số do mất phối hợp trở kháng.
- Quán tính nhỏ
- Dải tần rộng
- Cấu trúc đơn giản

Nhược điểm:

- e_H phụ thuộc mạnh vào nhiệt độ

148

Chương 7. Đo công suất

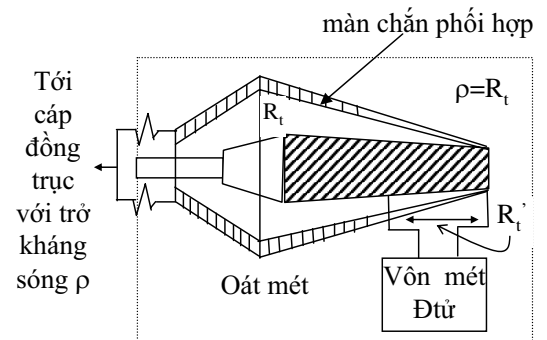
7.2.3 Đo CS bằng pp đo điện áp trên tải thuần trở:

- Phương pháp đo công suất bằng cách đo điện áp trên tải thuần trở là cơ sở để chế tạo oát-mét đo công suất hấp thụ của nguồn phát với 1 tải mẫu thuần trở. Tải mẫu là 1 điện trở bề mặt hoặc dạng khối có cấu trúc đặc biệt.

Cấu tạo: phần điện trở có dạng hình trụ lõi bằng gốm, trên phủ lớp than chì đặc biệt; màn chắn phối hợp nằm dọc theo chiều dài của phần điện trở, có đường kính biến thiên theo hàm mũ.

Với kết cấu như vậy sóng điện từ lan truyền từ nguồn phát tới không bị méo, tải là thuần trở phối hợp trở kháng tốt với nguồn phát.

Để phối hợp trở kháng, điện trở bề mặt toàn phần R_t theo dòng 1 chiều phải bằng trở kháng sóng ρ của cáp đồng trục với mục đích



Hình 7-5

149

Chương 7. Đo công suất

để giảm việc mất phối hợp trở kháng khi mạch vào của Vôn mét mắc song song với tải.

Để mở rộng phạm vi đo công suất, Vôn –mét chỉ đo một phần điện áp trên tải. Để mở rộng dải tần ta thường dùng Vôn-mét điện tử loại tách sóng biên độ có đầu vào mở.

Khi có phối hợp trở kháng công suất tiêu thụ trên tải được xác định thông qua giá trị biên độ U_m và giá trị hiệu dụng U của điện áp rơi trên tải R_t

$$P = \frac{U^2}{R_t} = \frac{U_m^2}{2R_t}$$

Công suất trên tải R_t thông qua giá trị điện áp U_m mà vôn mét đo được bằng:

$$P = \frac{R_t}{2R_t^2} U_m^2$$

- Vôn mét được khắc độ thang đo theo đơn vị công suất.

Sai số: sai số do lệch phối hợp trở kháng; sai số của R_t ; sai số của Vôn mét.

Sai số tổng $\leq 20\%$ công suất đo.

Oát mét loại này đo được CS đến hàng chục nghìn W ở dải tần đến vài GHz

150

Chương 7. Đo công suất

7.2.4 Đo công suất dùng điện trở nhiệt

Oát mét dùng điện trở nhiệt được xây dựng trên cơ sở mạch cầu điện trở, ở 1 trong những nhánh của chúng mắc điện trở nhiệt. Thường dùng để đo CS nhỏ từ hàng chục mW (t/số hàng chục GHz).

a/ Cấu tạo của điện trở nhiệt:

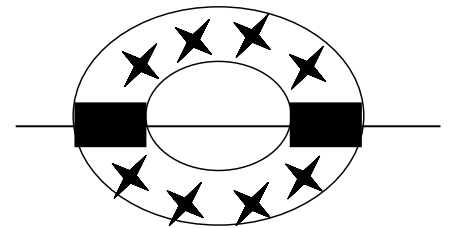
* Cấu tạo của Bôlômét: là 1 sợi dây điện trở rất mảnh làm bằng bạch kim hay vonfram, được đặt trong bình thủy tinh (hình 7-6).

+ Trong bình có chứa khí trơ hay có độ chân không cao để giảm sự truyền nhiệt ra môi trường và tăng tốc độ đốt nóng dây điện trở.

+ Chiều dài của sợi dây điện trở phải thỏa mãn đk:

$$l < \frac{\lambda_{\min}}{8}, \text{ để sự phân bố dẫn điện trên sợi dây}$$

được đồng đều; λ_{\min} : độ dài cực tiểu của bước sóng điện từ của nguồn công suất cần đo.



Hình 7-6

151

Chương 7. Đo công suất

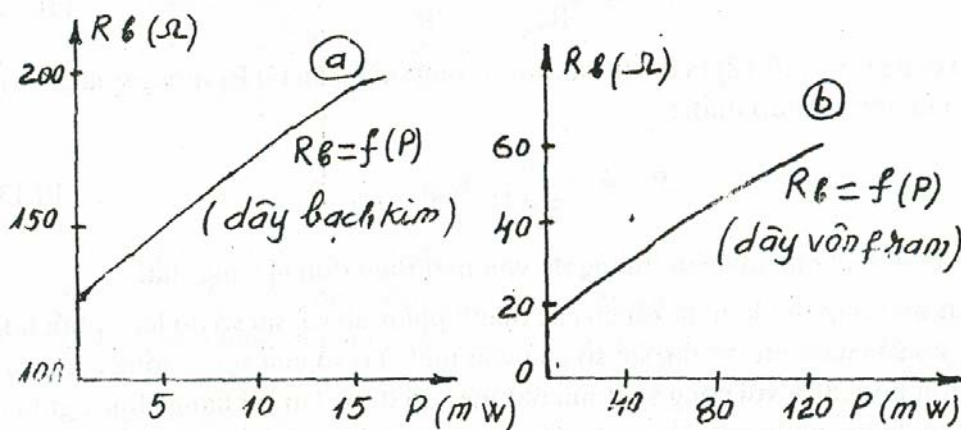
+ Quan hệ giữa điện trở của Bôlômét và công suất cần đo (hình 7-7):

$$R_b = R_0 + aP^b$$

R_0 : điện trở của Bôlômét khi $P = 0$;

a, b : hệ số tỉ lệ, phụ thuộc kích thước, vật liệu của bôlômét

+ Dải điện trở của bôlômét: hàng chục đến vài trăm ôm với độ nhạy $(3 \div 12) \Omega/\text{mW}$



Hình 7-7

152

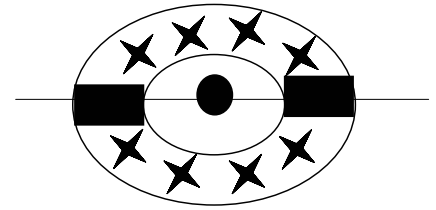
Chương 7. Đo công suất

* Cấu tạo của Tesmitor: là điện trở cân bằng bán dẫn có hệ số nhiệt âm.

+ Hai dây bạch kim hoặc iridian có đường kính (20 ÷ 30) μm nối với nhau tại hạt cầu làm bằng bán dẫn, tất cả được đặt trong bình thủy tinh.

+ Điện trở của Tesmitor khoảng (100 ÷ 3000) Ω .

+ Quan hệ giữa điện trở của Tesmitor và công suất cần đo (hình 7-9)

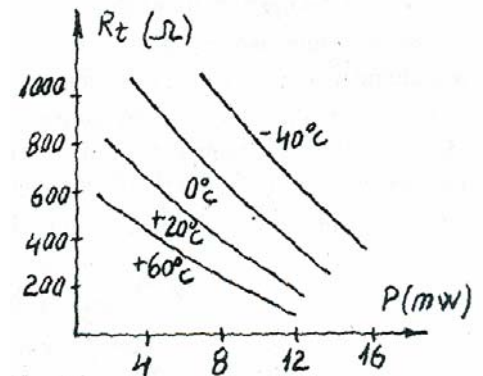


Hình 7-8

* So sánh giữa bôlômét và tesmitor:

+ Bôlômét có ưu điểm là dễ chế tạo, đặc tính ít phụ thuộc nhiệt độ môi trường; nhược điểm: dễ bị quá tải, kích thước lớn nên hạn chế sử dụng ở đoạn sóng cm, $Z_{\text{vào}}$ nhỏ nên khó thực hiện phối hợp trở kháng với đường truyền.

+ Tesmitor có ưu điểm là độ nhạy cao, ít bị quá tải, trị số R lớn, trị số L,C bản thân nhỏ, kích thước nhỏ, độ bền cao; nhược điểm: khó chế tạo, đặc tính phụ thuộc t_0 môi trường.



Hình 7-9

153

Chương 7. Đo công suất

b/Oátmét dùng điện trở nhiệt

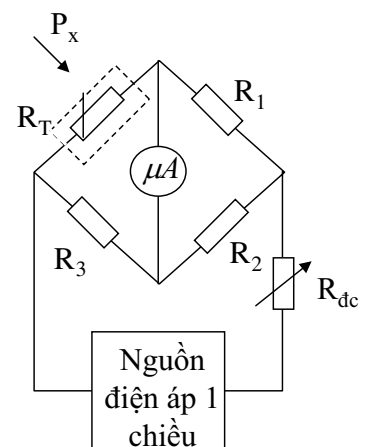
* Oátmét xây dựng trên mạch cầu đơn không cân bằng:

+ Oátmét được nuôi bằng nguồn điện áp 1 chiều với chiết áp R_{dc} dùng để điều chỉnh dòng qua các nhánh cầu, với (μA) chỉ dòng mất cân bằng trong nhánh chỉ thị.

+ Ở 1 nhánh cầu ta mắc điện trở nhiệt, trước khi đo cần thay đổi điện trở Tesmitor bằng nhiệt năng của dòng điện qua chuyển đổi (đ/chỉnh chiết áp R_{dc}) để cầu cân bằng. Lúc này MicroAmpemet chỉ "0".

+ Khi có nguồn công suất cao tần tác động lên R_T làm cho nó giảm đtrở \rightarrow mất cân bằng cầu \rightarrow xuất hiện dòng điện qua (μA) với thang đo khắc độ trực tiếp theo công suất.

+ Sai số: khoảng 10%, phụ thuộc chủ yếu vào sự thay đổi nhiệt độ môi trường, sự không phối hợp trở kháng của Oátmét với đường truyền và sai số của thiết bị chỉ thị.



Hình 7-10

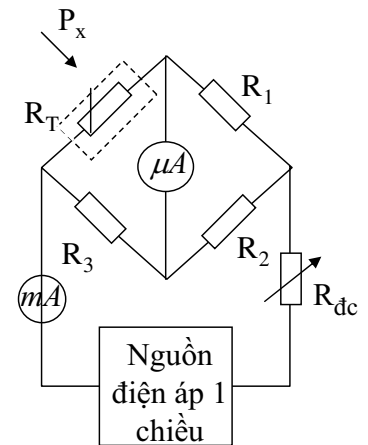
154

Chương 7. Đo công suất

* Oátmét xây dựng trên mạch cầu đơn cân bằng:

- + (μA) chỉ thị cân bằng cầu, (mA) cho biết trị số của công suất. R_T mắc vào 1 nhánh cầu, chọn $R_1=R_2=R_3=R_T |_{P_x=0} = R$.
- + Khi chưa có nguồn CS t/động lên R_T , tương tự như TH trên ta điều chỉnh dòng điện trong mạch để thay đổi R_T và thiết lập cân bằng cầu. Ở thời điểm cầu cân bằng, (μA) chỉ "0", còn (mA) chỉ dòng điện I_0 .
- + Khi có nguồn CS t/động lên R_T làm cho $R_T \downarrow$, cầu mất cân bằng. Để cầu cân bằng ta phải tăng đ/trở bằng cách \downarrow dòng điện trong mạch. Ở thời điểm cân bằng (mA) chỉ I'_0 .
- + Qua hai bước đ/chỉnh cân bằng cầu, R_T của Tesmitor không đổi nên CS tiêu thụ trên Tesmitor trong 2 bước như nhau do đó:

$$P_t = \frac{I_0^2 R_T}{4} = \frac{I_0'^2 R_T}{4} + P_x \Rightarrow P_x = \frac{R_T}{4} (I_0^2 - I_0'^2)$$



Hình 7-11

155

Chương 7. Đo công suất

- + *ưu điểm:* đảm bảo được sự phối hợp trở kháng vì R_T của Tesmitor không thay đổi dưới tác động của công suất P_x ở các thời điểm cân bằng cầu. Tuy nhiên thang đo của (mA) không khắc độ trực tiếp theo công suất vì dòng I_0 luôn thay đổi theo nhiệt độ môi trường khi $P_x = 0$.

156

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

8.1 Phân tích phổ của tín hiệu

-Có thể dùng MHS để quan sát và nghiên cứu phổ của tín hiệu. Dao động đồ có được là theo quan hệ phụ thuộc giữa biên độ các thành phần sóng hài của tín hiệu theo tần số.

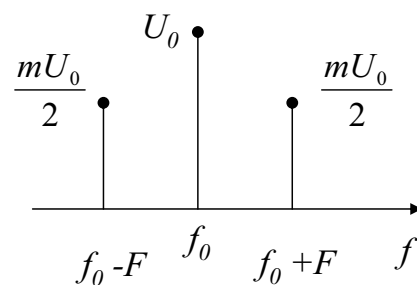
-Khi đó trục X của MHS là trục thang độ tần số, còn trục Y là trục thang độ biên độ.

-Để vẽ đồ thị phổ biên độ-tần số của dao động tín hiệu, để đo tần số và tỉ số biên độ các phân lượng riêng biệt của phổ → dùng máy phân tích phổ

-Dựa vào các đồ thị phổ ta có thể phân tích đặc tính và đo lường được các thông số của tín hiệu

VD:

+ đo được hệ số điều chế biên độ thông qua đồ thị phổ của dao động điều biên



Hình 8-1: Phổ của dao động điều biên

157

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

* Nguyên lý của thiết bị phân tích phổ: dựa trên cơ sở dùng hiện tượng cộng hưởng để chọn lọc tần số.

+ Đối với các mạch cộng hưởng có dải thông tần hẹp (hệ số phẩm chất Q cao) thì biên độ của dao động cưỡng bức sẽ là cực đại nếu tần số tác động trùng hợp với tần số bản thân (tần số cộng hưởng) của mạch cộng hưởng và biên độ đó là rất nhỏ khi có lệch cộng hưởng.

+ Do đó, mạch cộng hưởng có tác dụng như một bộ lọc, bộ lọc này có khả năng tách riêng được các phân lượng sóng hài khác của tín hiệu với phân lượng sóng hài có tần số trùng với tần số bản thân của mạch (tần số cộng hưởng).

* Máy phân tích phổ có 2 loại:

- + Loại phân tích song song
- + Loại phân tích nối tiếp

8.1.1 Máy phân tích phổ theo phương pháp p/tích song song

Giả sử có một hệ thống bộ lọc dải hẹp được sắp xếp liên tiếp kề sát nhau theo thang tần số trong dải tần từ f_{\min} ÷ f_{\max} . Mỗi đường cong cộng hưởng của bộ lọc được biểu thị đơn giản bằng một hình CN, dải thông tần của bộ lọc là Δf (hình 8-2.a). Trong dải tần của thiết bị phân tích có n bộ lọc.

158

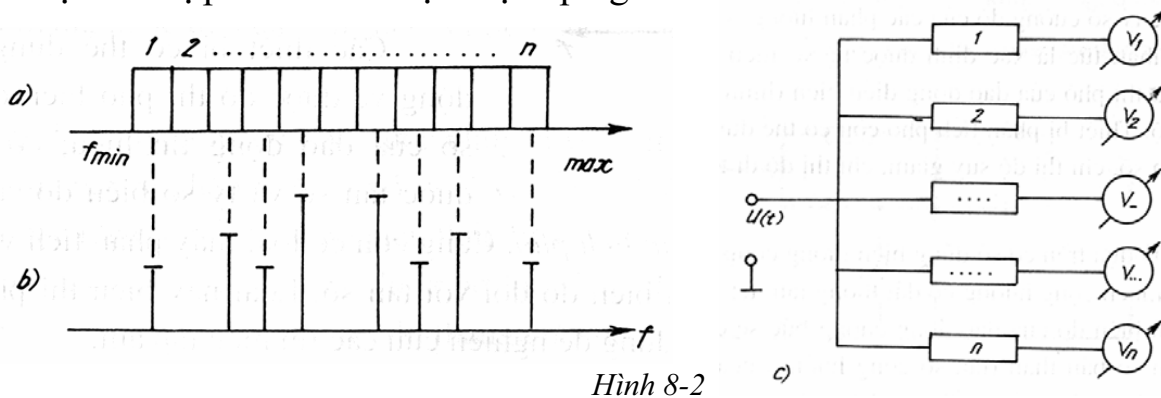
Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

$$n = \frac{f_{\max} - f_{\min}}{\Delta f}$$

-Nếu tín hiệu được phân tích có phổ nằm trong dải tần số công tác của bộ lọc trên (hình 8-2.b) thì khi có tín hiệu vào, mỗi bộ lọc sẽ được tác động đối với riêng từng thành phần phổ mà tần số của thành phần phổ này tương ứng với tần số của bản thân bộ lọc.

-Điện áp ở đầu ra của mỗi bộ lọc sẽ tỷ lệ với biên độ của thành phần phổ tương ứng. Các điện áp này được đo bởi các Vôn mét (hình 8-2.c)

-Trị số chỉ thị của các vôn mét và tần số cộng hưởng của mỗi bộ lọc \Rightarrow cấu tạo được đồ thị phổ của tín hiệu điện áp nghiên cứu.



Hình 8-2

159

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

8.1.2. Máy phân tích phổ theo phương pháp p/tích nối tiếp

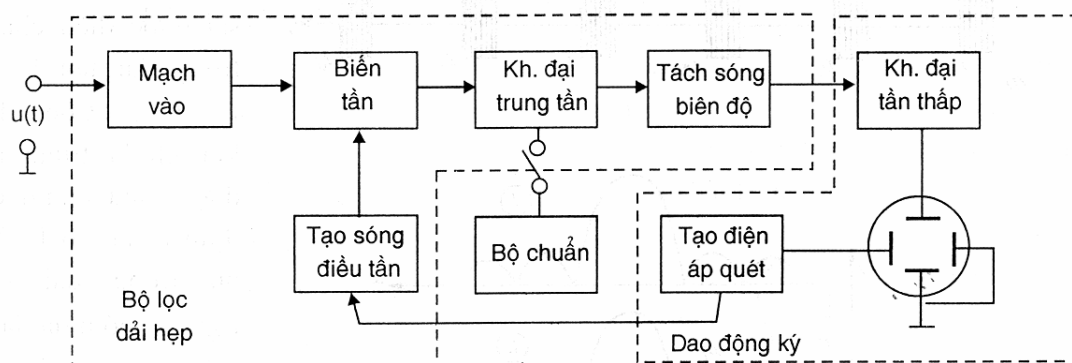
-Chỉ có một bộ cộng hưởng.

-Bộ cộng hưởng này có thể điều chỉnh được để tương ứng với từng tần số một trong dải tần số phân tích từ $f_{\min} \div f_{\max}$.

1. Sơ đồ khối: gồm 1 bộ lọc dải hẹp điều chỉnh được và một MHS

2. Nguyên lý hoạt động:

+Điện áp từ bộ Tạo điện áp quét răng cưa được đưa tới cặp phiến làm lệch X của ống tia điện tử, đồng thời được đưa tới bộ Tạo sóng điều tần để điều chế tần số bộ chủ sóng của nó.



Hình 8-3 Máy phân tích phổ nối tiếp

160

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

+Tại bộ *Biến tần* có hai tín hiệu được đưa tới là tín hiệu cần nghiên cứu phổ và điện áp của bộ *Tạo sóng điều tần*. Ở đây tần số của bộ *Tạo sóng điều tần* ngoại sai cùng với một trong các thành phần sóng hài của tín hiệu sẽ tạo ra một tần số mới bằng hiệu của 2 tần số trên.

+Khi tần số hiệu này bằng tần số cộng hưởng của bộ *Khuếch đại trung tần* thì phân lượng điện áp có tần số đó được khuếch đại, sau đó được tách sóng rồi lại được khuếch đại bằng bộ *Khuếch đại tần thấp* trước khi đưa tới cặp phiến làm lệch Y của ống tia điện tử.

+Tia điện tử bị lệch đi so với đường nằm ngang (vị trí ban đầu) một trị số tỉ lệ với trị số trung bình của điện áp tín hiệu nghiên cứu trong dải thông tần Δf .

+Mỗi khi trị số tức thời của tần số bộ *Tạo sóng điều tần* biến đổi tạo nên một tần số hiệu bằng trung tần với lần lượt 2 thành phần sóng hài kế tiếp nhau của tín hiệu thì đồng thời tia điện tử được dịch chuyển theo trục ngang và trên màn lại xuất hiện một vạch sáng khác theo trục dọc.

+Biên độ của các vạch này tương ứng với điện áp (hay công suất) của các phân lượng thành phần của phổ.

+Sau một chu kì quét, toàn bộ các vạch phổ của tín hiệu nghiên cứu đã được vẽ trên màn MHS.

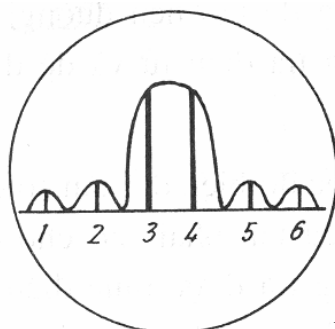
161

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

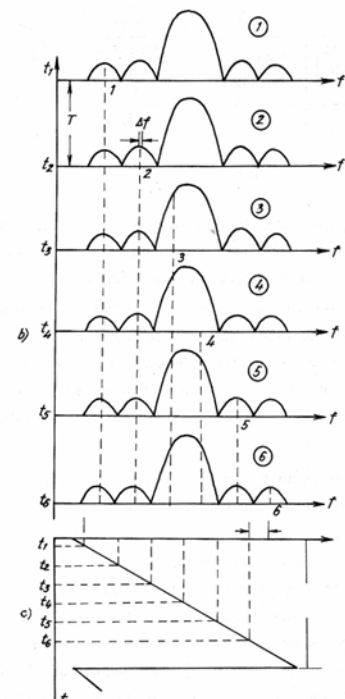
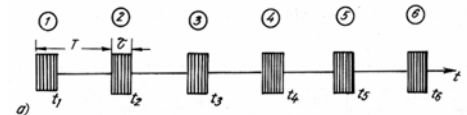
VD: tín hiệu phân tích phổ là một xung vuông biến đổi có chu kì và có hệ số τ/T lớn (hình 8-4.a)

-Mỗi thành phần phổ được biểu thị bằng 1 vạch sáng trên màn hình. Khoảng cách giữa 2 vạch trên thang tần số bằng tần số lặp lại của xung tín hiệu $F = 1/T$.

-Yêu cầu: bộ *Tạo sóng điều tần* phải có tần số trung tâm ổn định. Nếu không ổn định sẽ làm dịch chuyển tất cả các phổ theo trục tần số (khi tần số biến đổi từ từ) hoặc là làm dịch chuyển từng thành phần riêng biệt của phổ (khi tần số biến đổi nhanh) → khó quan sát & làm giảm độ chính xác khi đo lường các thông số phổ



Hình 8-5

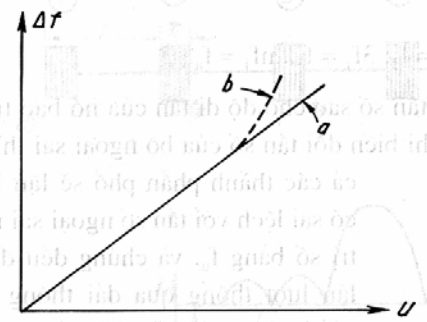


Hình 8-4 162

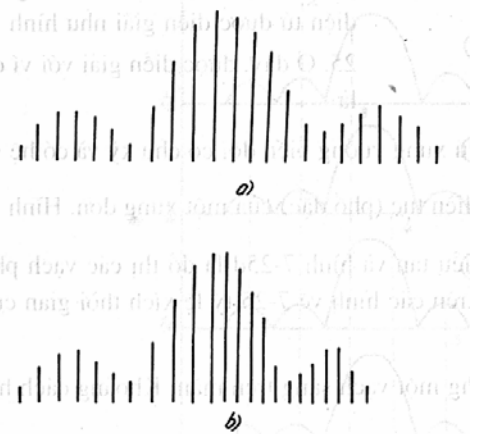
Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

-Đặc tuyến điều chế của bộ tạo dao động điều tần phải thẳng (hình 8-6)

-Khi đặc tuyến thẳng thì phổ có hình dạng như hình 8-7(a), nếu không thẳng thì thang độ tần số sẽ khác nhau theo đường quét ngang & phổ sẽ bị méo dạng theo chiều ngang ,hình 8-7(b).



Hình 8-6



Hình 8-7

163

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

-*Bộ tạo điện áp quét*: tạo đường quét ngang trên ống tia điện tử và để điều chế tần số.

-*Bộ phát sóng điều tần*: có tốc độ biến đổi tần số sao cho điện áp tín hiệu tăng tới được mức điện áp cực đại trong khoảng thời gian ứng với dải thông tần của bộ khuếch đại trung tần (KĐTT).

-Các thông số của *khối KĐTT*: dải thông tần, tần số cộng hưởng, hệ số KĐ.

Dải thông tần: tùy thuộc vào mục đích, công dụng của máy phân tích phổ.

Máy phân tích phổ tần số thấp → chọn dải thông tần sao cho có thể phân biệt được rõ ràng 2 thành phần phổ cạnh nhau.

Nếu máy phân tích phổ có băng tần rộng, và gồm nhiều thành phần → chỉ cần vẽ đường bao của phổ.

-Các xung đầu ra của bộ KĐ có biên độ tỉ lệ với năng lượng của từng bộ phận của phổ.

-Chọn tần số trung tần sao cho loại bỏ được sự cho qua tín hiệu tần số ảnh (**giải pháp**: tăng tần số trung tần). Nếu không thì trên màn MHS sẽ xuất hiện đồng thời 2 dạng phổ: một phổ thực và một phổ ảnh.

Mâu thuẫn giữa tăng tần số trung tần và giảm nhỏ dải thông tần → **giải pháp**: dùng 2 bộ biến tần và KĐ trung tần.

164

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

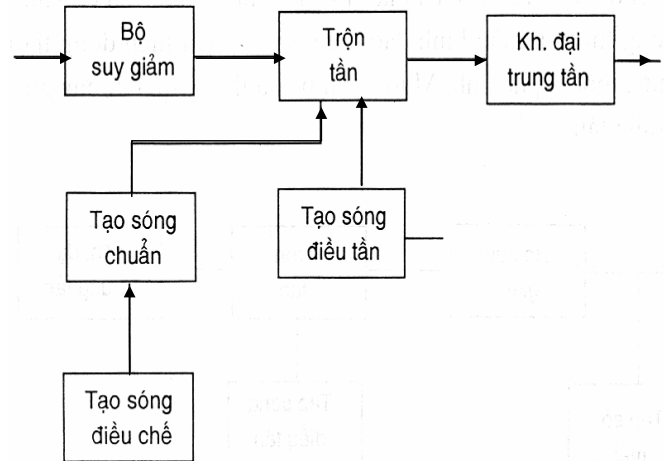
- Chọn hệ số khuếch đại dựa trên yêu cầu về biên độ cực tiểu của tín hiệu nghiên cứu và biên độ đưa vào bộ tách sóng.
- Đo bề rộng phổ bằng cách so sánh phổ cần đo với phổ chuẩn.
- Phổ chuẩn thường dùng là phổ của tín hiệu điều tần mà tần số điều chế có dạng điều hoà.

Sơ đồ khối của bộ phận tạo tín hiệu có phổ chuẩn:

+Bộ tạo sóng điều chế phát ra điện áp hình sin có tần số 1-10 Mhz để đưa tới điều chế bộ tạo sóng chuẩn.

+Tín hiệu điều tần từ bộ tạo sóng chuẩn được đưa vào bộ trộn tần cùng với tín hiệu nghiên cứu.

+Trên màn của MHS xuất hiện phổ của tín hiệu nghiên cứu và phổ của tín hiệu điều tần chuẩn. Khoảng cách giữa các thành phần của phổ chuẩn là đã biết.



Hình 8-8 Bộ tạo tín hiệu có phổ chuẩn

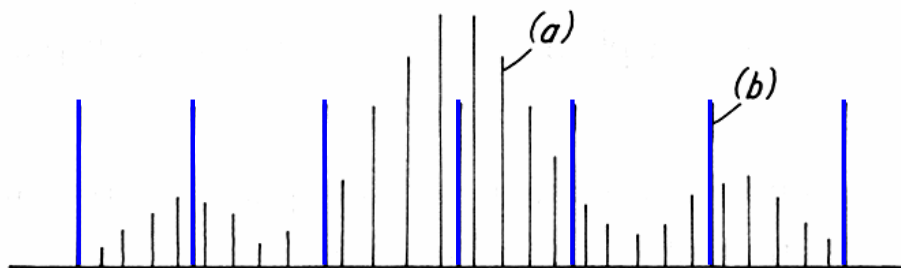
165

Chương 8. Đo các tham số điều chế & đặc tính phổ của t/hiệu

+Biết tần số điều chế và các số lượng các thành phần của phổ chuẩn thì có thể xác định được đúng các phân đoạn của phổ cần đo.

Tóm lại, biến đổi biên độ điện áp điều chế → biến đổi số lượng các thành phần của phổ chuẩn. Biến đổi tần số điều chế → biến đổi được khoảng cách giữa các thành phần của phổ chuẩn. Do đó có thể đo được bề rộng của bất kì phổ nào.

VD:



Hình 8-9 Các vạch phổ khi so sánh

- (a) Các thành phần của phổ cần đo
- (b) Các thành phần của phổ chuẩn

166

Chương 9. Đo các tham số của mạch điện

-Một số thông số: R, L, C, Q, góc tổn hao tgδ.

Các phương pháp đo tham số mạch: phương pháp Vôn-Ampe, phương pháp so sánh bằng mạch cầu, phương pháp cộng hưởng, phương pháp đo dùng các thiết bị chỉ thị số.

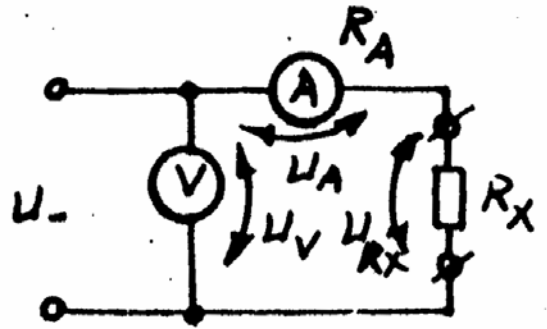
9.1 Đo tham số mạch bằng pp vôn-ampe:

Theo sơ đồ hình 9-1a, giá trị điện trở đo được là:

$$R'_x = \frac{U_V}{I_A} = \frac{U_{R_x} + U_A}{I_A} = R_x + R_A$$

R_A : điện trở trong của ampe mét

$$\delta_{pp} = \frac{R_A}{R_x} \quad : \text{ sai số phương pháp}$$



Hình 9-1a

167

Chương 9. Đo các tham số của mạch điện

Theo sơ đồ hình 9-1b:

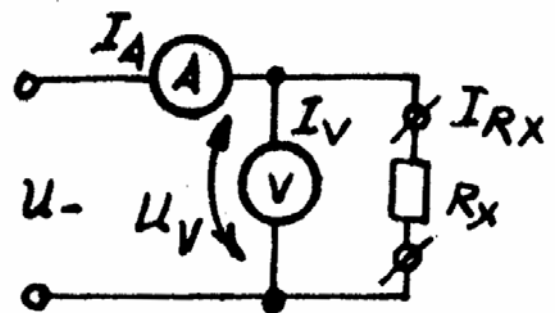
$$R'_x = \frac{U_V}{I_A} = \frac{U_V}{I_{R_x} + I_V} = \frac{R_x}{1 + \frac{R_x}{R_V}}$$

R_V : điện trở vào của vôn mét

$$\delta_{pp} = -\frac{R_x}{R_x + R_V}$$

Sai số: + sai số của ampe mét
+ sai số của vôn mét
+ sai số phương pháp

5%-10%



Hình 9-1b

Để giảm sai số phương pháp: chọn vôn mét có R_V lớn, ampe mét có R_A nhỏ, và chọn mạch đo thích hợp.

Để đo R lớn: chọn ampe mét có độ nhạy cao, và bọc kim ampe mét để giảm ảnh hưởng của dòng rò tĩnh điện.

168

Chương 9. Đo các tham số của mạch điện

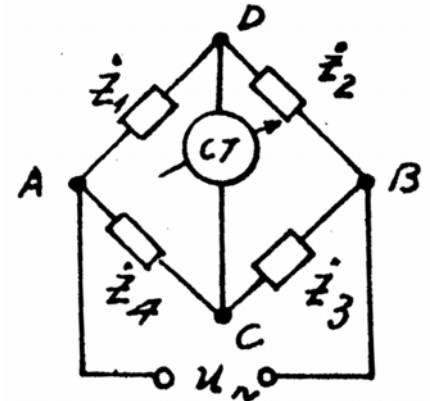
9.2 Phương pháp so sánh bằng mạch cầu

Sai số: 1-5%

- a. Cầu cân bằng kiểu 4 nhánh: dùng để đo R, L, C, ...
 - Mỗi nhánh cầu có thể là một hay hỗn hợp các R, L, C.
 - Điều kiện cân bằng cầu:

$$Z_1 \cdot Z_3 = Z_2 \cdot Z_4$$

$$\varphi_1 + \varphi_3 = \varphi_2 + \varphi_4$$



Hình 9-2

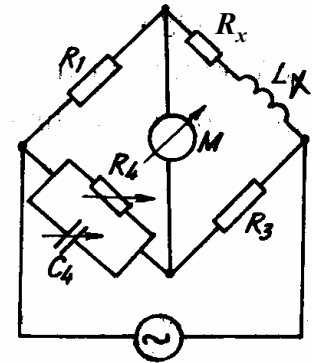
Khi cầu cân bằng: $I_{DC} = 0$

* Cầu tích số:
$$R_1 \cdot R_3 = (R_x + j\omega L_x) \frac{1}{\frac{1}{R_4} + j\omega C_4}$$

Pt cân bằng cầu:

$$\Rightarrow R_x = \frac{R_1 R_3}{R_4} \quad \text{và} \quad L_x = R_1 R_3 C_4$$

Góc tổn hao của tụ điện: $tg\delta = 1/\omega R_4 C_4$



Hình 9-3

Chương 9. Đo các tham số của mạch điện

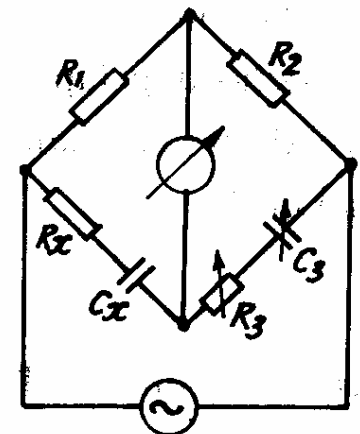
* Cầu tỉ số:

Pt cân bằng cầu:

$$R_1 \left(R_3 + \frac{1}{j\omega C_3} \right) = R_2 \left(R_x + \frac{1}{j\omega C_x} \right)$$

$$\Rightarrow R_x = \frac{R_1}{R_2} R_3 \quad \text{và} \quad C_x = \frac{R_2}{R_1} C_3$$

Góc tổn hao của tụ điện: $tg\delta = \omega R_x C_x = \omega R_3 C_3$



Hình 9-4

* Sai số:

- do các $R_{t\text{ổn hao}}$ trong các nhánh có cuộn cảm mẫu, tụ điện mẫu; hoặc do điện kháng trong các nhánh điện trở.
- do sự thay đổi tần số nguồn nuôi
- Do điện dung kí sinh giữa các phần tử với nhau trong mạch, giữa các phần tử trong mạch với các vật xung quanh.

- * Khắc phục:
- bọc kim các phần tử trong mạch
 - giảm méo phi tuyến của tần số nguồn nuôi.

Chương 9. Đo các tham số của mạch điện

b. Cầu chữ T cân bằng:

Gồm hai M4C chữ T mắc song song.

Dòng điện đầu ra M4C thứ nhất: I_1 (ngắn mạch đầu ra)

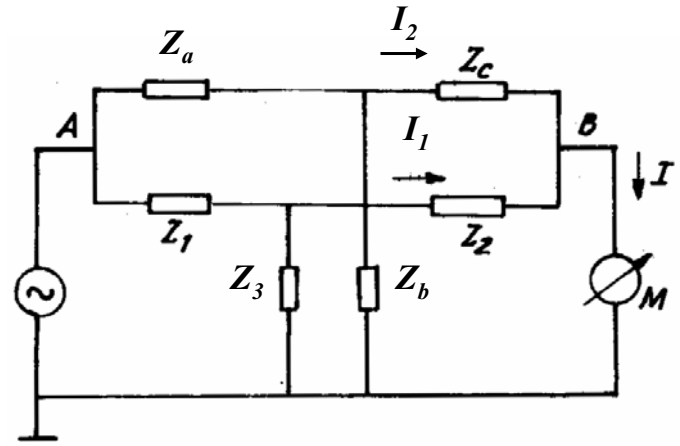
$$\dot{I}_1 = \frac{\dot{U}}{\dot{Z}_1 + \dot{Z}_2 + \frac{\dot{Z}_1 \cdot \dot{Z}_2}{\dot{Z}_3}} = \frac{\dot{U}}{Z_{td1}}$$

$$Z_{td1} = \dot{Z}_1 + \dot{Z}_2 + \frac{\dot{Z}_1 \cdot \dot{Z}_2}{\dot{Z}_3}$$

Dòng điện đầu ra M4C thứ hai: I_2

$$\dot{I}_2 = \frac{\dot{U}}{\dot{Z}_a + \dot{Z}_c + \frac{\dot{Z}_a \cdot \dot{Z}_c}{\dot{Z}_b}} = \frac{\dot{U}}{Z_{td2}}$$

$$Z_{td2} = \dot{Z}_a + \dot{Z}_c + \frac{\dot{Z}_a \cdot \dot{Z}_c}{\dot{Z}_b}$$



Hình 9-5

171

Chương 9. Đo các tham số của mạch điện

Cầu cân bằng khi: $\dot{I} = \dot{I}_1 + \dot{I}_2 = 0$

$$\Rightarrow \frac{\dot{Z}_{td1} \cdot \dot{Z}_{td2}}{\dot{Z}_{td1} + \dot{Z}_{td2}} = \infty \Rightarrow \dot{Z}_{td1} + \dot{Z}_{td2} = 0$$

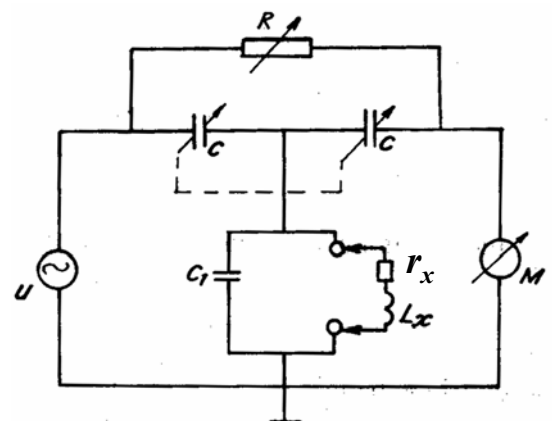
VD: Mạch cầu chữ T dùng đo L

Điều kiện cân bằng:

$$R + \frac{2}{j\omega C} - \frac{1}{\omega^2 C^2} \left(\frac{1}{r_x + j\omega L_x} + j\omega C_1 \right) = 0$$

$$\Rightarrow \begin{cases} R = \frac{r_x}{\omega^4 L_x^2 C^2 \left(1 + \frac{r_x^2}{\omega^2 L_x} \right)} \\ 2 + \frac{C_1}{C} = \frac{1}{\omega^2 L_x C \left(1 + \frac{r_x^2}{\omega^2 L_x} \right)} \end{cases} \quad (*)$$

C_1 : tụ mẫu



Hình 9-6

172

Chương 9. Đo các thông số của mạch điện

Khi ở tần số cao, cho $r_x^2 \ll \omega^2 L_x$ (**)

Từ (*),(**) ta có:

$$\begin{cases} L_x \approx \frac{1}{\omega^2 (2C + C_1)} \\ r_x \approx \frac{RC^2}{(2C + C_1)^2} \end{cases}$$

Khi $C_1 \ll C$:

$$\begin{cases} L_x \approx \frac{1}{2\omega^2 C} \\ r_x \approx \frac{R}{4} \end{cases}$$

Đặc điểm: có thể dùng đo L ở cao tần tới $f = 30\text{MHz}$

Ưu điểm: giữa nguồn CC, đồng hồ chỉ thị, trở kháng cần đo có 1 điểm chung nối đất \rightarrow bọc kim đơn giản hơn, tần đo cao hơn

Nhược điểm: giới hạn đo bị hạn chế theo trị số của vật mẫu

173

Chương 9. Đo các tham số của mạch điện

9.3 Phương pháp mạch cộng hưởng

Nguyên lý: dựa trên hiệu ứng cộng hưởng của mạch dao động.

Đặc điểm: độ chính xác cao, sai số: 2-5%

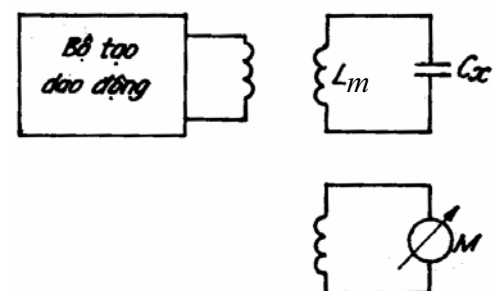
Nguyên nhân sai số:

- + xác định không chính xác vị trí điểm cộng hưởng của mạch điện
- + tần số bộ tạo dao động không ổn định
- + ảnh hưởng của các thông số điện kháng tạp tán trong mạch đo

9.3.1 Đo điện dung (C)

- L_m, C_x tạo thành khung dao động.
- Hồ cảm giữa cuộn cảm L_m và cuộn cảm thuộc bộ dao động phải rất nhỏ.
- Mạch cộng hưởng ở tần số:

$$f_0 = \frac{1}{2\pi\sqrt{L_m C_x}}$$



Hình 9-7

174

Chương 9. Đo các tham số của mạch điện

$$\Rightarrow C_x = \frac{1}{4\pi^2 f_0^2 L_m}$$

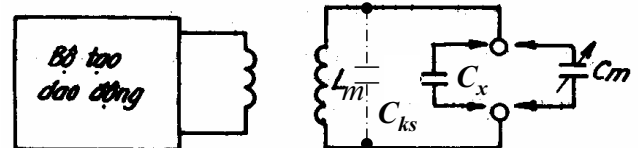
- Sai số phụ thuộc vào:

- + Độ chính xác của việc xác lập điểm cộng hưởng (do thiết bị chỉ thị)
 - + độ ổn định của tần số máy phát
 - + độ chính xác của điện cảm mẫu (L_m), độ lớn của điện dung kí sinh (C_{ks})
- Cách loại bỏ C_{ks} : sử dụng *phương pháp thế*

* $C_x < C_{m \max}$:

Mắc C_m vào mạch, điều chỉnh tần số của bộ tạo dao động để có cộng hưởng

$$C_{\Sigma} = C_{m1} + C_{ks}$$



Hình 9-8

Giữ nguyên tần số đó, mắc điện dung cần đo $C_x // C_m$ rồi điều chỉnh C_m để có cộng hưởng.

$$C_{\Sigma} = C_{m2} + C_x + C_{ks}$$

175

Chương 9. Đo các tham số của mạch điện

$$\Rightarrow C_x = C_{m1} - C_{m2} \quad \text{không phụ thuộc } C_{ks}$$

* $C_x \geq C_{m \max}$:

Thực hiện phép đo 2 lần ở cùng tần số cộng hưởng và L_m không đổi.

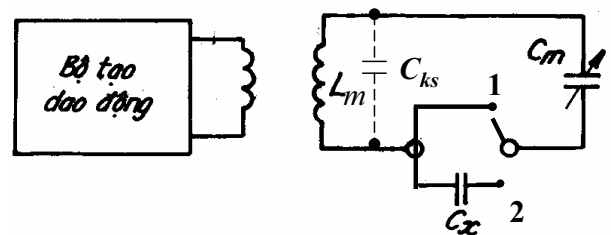
Lần 1: CM ở vị trí 1; điều chỉnh tần số của bộ tạo dao động để có cộng hưởng

$$C_{\Sigma} = C_{m1} + C_{ks}$$

Lần 2: CM ở vị trí 2; điều chỉnh C_m để có cộng hưởng (f_0 không đổi)

$$C_{\Sigma} = \frac{C_x C_{m2}}{C_{m2} + C_x} + C_{ks}$$

$$\Rightarrow C_x = \frac{C_{m1} \cdot C_{m2}}{C_{m2} - C_{m1}} \quad \text{không phụ thuộc } C_{ks}$$



Hình 9-9

176

Chương 9. Đo các tham số của mạch điện

9.3.2 Đo điện cảm (L)

- Tương tự phép đo điện dung, mạch cộng hưởng gồm điện dung mẫu C_m và điện cảm cần đo (L_x).

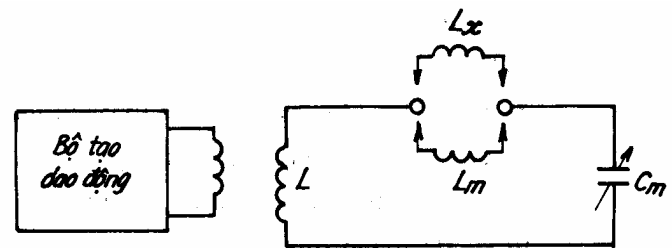
$$L_x = \frac{1}{4\pi^2 f_0^2 C_m}$$

- Cách giảm sai số do sự không ổn định của C_m : phương pháp thế

Thực hiện 2 lần đo, tần số của bộ tạo dao động được giữ cố định trong cả 2 lần đo

Lần 1: nối L_x vào mạch, điều chỉnh C_m để có cộng hưởng (C_{m1})

Lần 2: nối L_m vào vị trí của L_x , điều chỉnh C_m để có cộng hưởng (C_{m2})



Hình 9-10

Chương 9. Đo các tham số của mạch điện

Nếu C_{ks} nhỏ hơn C_{m1} , C_{m2} nhiều lần thì:

$$\omega_0 = \frac{1}{\sqrt{L_x C_{m1}}} = \frac{1}{\sqrt{L_m C_{m2}}}$$

$$\Rightarrow L_x = L_m \frac{C_{m2}}{C_{m1}}$$

Sai số của phép đo:

$$\delta_{L_x} = \delta_{L_m} + \delta_{C_{m2}} - \delta_{C_{m1}}$$

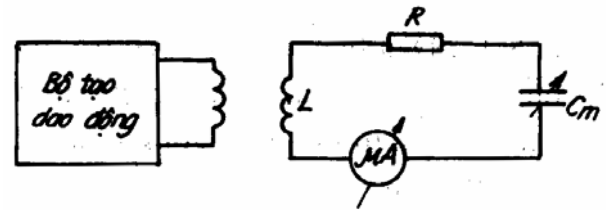
Chọn $L_m \approx L_x$ thì $\delta_{C_{m2}} - \delta_{C_{m1}} \approx 0 \rightarrow$ sai số của phép đo điện cảm phụ thuộc chủ yếu vào độ chính xác của L_m

Chương 9. Đo các tham số của mạch điện

9.3.3 Đo điện trở (R)

Phương pháp thay đổi điện dung:

$$\frac{I}{I_{ch}} = \sqrt{\frac{R^2}{R^2 + \left(\omega L - \frac{1}{\omega C}\right)^2}}$$



Hình 9-11

Khi mạch có cộng hưởng:

$$\omega L = \frac{1}{\omega C}$$
$$\Rightarrow R = \frac{1}{\omega} \frac{C_1 - C_2}{2C_0^2} \quad C_0 : \text{điện dung khi có cộng hưởng}$$

C_1, C_2 là trị số điện dung ở hai phía của C_0 ứng với:

$$\frac{I}{I_{ch}} = \frac{1}{\sqrt{2}} = 0,707$$

179

Chương 9. Đo các tham số của mạch điện

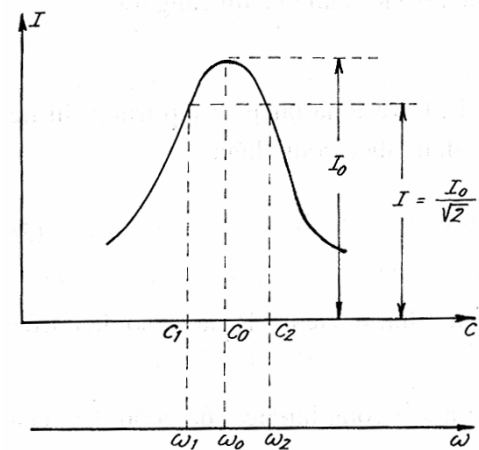
Phương pháp thay đổi tần số:

Điều kiện $\frac{I}{I_{ch}} = \frac{1}{\sqrt{2}} = 0,707$ còn có thể đạt được bằng cách thay đổi tần

số của bộ tạo dao động. Các tần số tương ứng: $\omega_1, \omega_2, \omega_0$

$$\omega_1 \omega_2 = \omega_0^2$$
$$\Rightarrow R = \frac{1}{C} \frac{\omega_1 - \omega_2}{2\omega_0^2}$$

Sai số: phụ thuộc vào mức độ xác định chính xác hiệu số điện dung (phương pháp thay đổi điện dung), hiệu số tần số (phương pháp thay đổi tần số)



Hình 9-12

180

HỌC VIỆN CÔNG NGHỆ BƯU CHÍNH VIỄN THÔNG



Đỗ Mạnh Hà

BÀI GIẢNG
CƠ SỞ ĐO LƯỜNG ĐIỆN TỬ

Hà Nội 2011

MỤC LỤC

MỤC LỤC	i
LỜI NÓI ĐẦU	vi
CHƯƠNG 1 - GIỚI THIỆU CHUNG VỀ KỸ THUẬT ĐO LƯỜNG ĐIỆN TỬ	9
1.0. GIỚI THIỆU CHUNG	9
1.1 CÁC KHÁI NIỆM VỀ ĐO LƯỜNG ĐIỆN TỬ	10
1.2 ĐỐI TƯỢNG CỦA ĐO LƯỜNG ĐIỆN TỬ	12
1.3 PHÂN LOẠI PHÉP ĐO	13
1.4 CHỨC NĂNG VÀ PHÂN LOẠI THIẾT BỊ ĐO	16
1.5 ĐƠN VỊ ĐO LƯỜNG, CHUẨN, MẪU	20
1.5.1 Đơn vị đo lường	20
1.5.2 Cấp chuẩn hóa	21
1.6 ĐẶC TÍNH CƠ BẢN CỦA THIẾT BỊ ĐO	22
1.6.1 Đặc tính tĩnh	22
1.6.2 Đặc tính động	24
1.7. ĐẶC TÍNH ĐIỆN CỦA THIẾT BỊ ĐO ĐIỆN TỬ	26
1.7.1. Các tham số giới hạn	26
1.7.2. Ảnh hưởng do quá tải	28
1.7.3. Can nhiễu ở phép đo	29
1.7.4. Vỏ bảo vệ	31
1.7.5. Nối đất	32
1.8. SO SÁNH THIẾT BỊ ĐO TƯƠNG TỰ VÀ THIẾT BỊ ĐO SỐ	33
1.9. CHỌN KHOẢNG ĐO TỰ ĐỘNG VÀ ĐO TỰ ĐỘNG	35
1.10. ĐO TRONG MẠCH (ICT)	36
1.11. KỸ THUẬT SỬ DỤNG THIẾT BỊ ĐO ĐIỆN TỬ	36
CÂU HỎI VÀ BÀI TẬP	39
CHƯƠNG 2 – ĐÁNH GIÁ SAI SỐ ĐO LƯỜNG	41
2.1. KHÁI NIỆM VỀ SAI SỐ	41
2.2. NGUYÊN NHÂN GÂY SAI SỐ	41
2.3. PHÂN LOẠI SAI SỐ	42
2.3.1. Phân loại sai số theo nguồn gốc gây ra sai số	42
2.3.2. Phân loại theo sự phụ thuộc của sai số vào đại lượng đo	44
2.3.3. Phân loại theo vị trí sinh ra sai số	44

2.4. BIỂU THỨC BIỂU DIỄN SAI SỐ	45
2.5. PHÂN TÍCH THÔNG KÊ ĐO LƯỜNG	47
2.5.1. Hàm phân bố chuẩn sai số	47
2.5.2. Hệ quả của hàm phân bố chuẩn sai số.....	49
2.5.3. Chuẩn hóa hàm phân bố sai số	50
2.5.4. Các đặc số phân bố ứng dụng trong đo lường	52
2.5.5. Ứng dụng các đặc số phân bố để xác định kết quả đo từ nhiều lần đo	55
2.6. ĐÁNH GIÁ SAI SỐ CỦA PHÉP ĐO GIÁN TIẾP.....	58
CÂU HỎI ÔN TẬP	61
BÀI TẬP	64
CHƯƠNG 3 – CƠ SỞ KỸ THUẬT ĐO LƯỜNG ĐIỆN TỬ.....	65
3.0. GIỚI THIỆU CHƯƠNG	65
3.1. CẤU TRÚC CƠ BẢN CỦA MÁY ĐO	65
3.1.1. Máy đo tham số và đặc tính của tín hiệu:.....	66
3.1.2. Máy đo tham số và đặc tính của mạch điện:	69
3.1.3. Máy tạo tín hiệu đo lường	70
3.1.4. Các linh kiện đo lường	72
3.2. CẤU TRÚC CHUNG CỦA MÁY ĐO SỐ.....	72
3.2.1. Sự tiến triển trong công nghệ chế tạo thiết bị đo	72
3.2.1. Sơ đồ cấu trúc chung của máy đo số.....	73
3.2.3. Ưu điểm của máy đo số.....	76
3.3. THIẾT BỊ ĐO GHÉP NỐI VỚI MÁY TÍNH	78
3.4. MỘT SỐ MẠCH ĐO LƯỜNG VÀ GIA CÔNG TÍN HIỆU ĐO CƠ BẢN.....	85
3.5. CƠ CẤU CHỈ THỊ ĐO LƯỜNG.....	86
3.5.1 Cơ cấu chỉ thị kim (Cơ cấu đo điện cơ bản - CCD).....	87
3.5.2 Thiết bị chỉ thị dùng LED.....	99
3.5.3 Thiết bị chỉ thị dùng LCD - Liquid Crystal Display	105
3.5.4 Ống tia điện tử - CRT.....	116
CÂU HỎI ÔN TẬP	127
CHƯƠNG 4 - MÁY HIỆN SÓNG (Ô-XI-LÔ).....	128
4.1 GIỚI THIỆU CHUNG	128
4.1.1 Khái niệm chung về quan sát dạng tín hiệu.....	128
4.1.2 Các ưu điểm và khả năng ứng dụng của ô-xi-lô.	130
4.1.3 Phân loại ô-xi-lô.....	131
4.2 Ô-XI-LÔ TƯƠNG TỰ.....	132

4.2.1	Sơ đồ khối và nguyên lý làm việc của ô-xi-lô tương tự 1 kênh.....	132
4.2.2	Ô-xi-lô nhiều kênh.	146
4.3	ĐÂY ĐO DÙNG CHO Ô-XI-LÔ.....	151
4.3.1	Đây đo thụ động trở kháng cao.....	152
4.3.2	Đây đo tích cực.....	153
4.4	Ô-XI-LÔ SỐ.....	155
4.4.1	Khả năng của ôxilô số.....	155
4.4.2	Cấu trúc ô-xi-lô số.....	156
4.5	ỨNG DỤNG ĐO LƯỜNG DÙNG Ô-XI-LÔ.....	158
4.5.1	Đo tham số tín hiệu điện áp.....	161
4.5.2	Đo tần số bằng phương pháp Lissajous.....	163
4.5.3	Đo góc lệch pha.....	165
4.5.4	Vẽ đặc tuyến Vôn-Ampe của điốt.....	167
4.5.5	Vẽ đặc tuyến ra của BJT.....	168
	CÂU HỎI VÀ BÀI TẬP.....	169
	CHƯƠNG 5 – CÁC PHÉP ĐO ĐIỆN CƠ BẢN.....	171
5.1	GIỚI THIỆU CHUNG.....	171
5.2	ĐO DÒNG ĐIỆN.....	172
5.2.1	Ampe mét can thiệp.....	172
5.2.2	Ampe mét không can thiệp.....	177
5.3	ĐO ĐIỆN ÁP.....	180
5.3.1	Các trị số điện áp.....	180
5.3.2	Giới thiệu về dụng cụ đo điện áp.....	182
5.3.3	Đo điện áp sử dụng cơ cấu đo từ điện.....	184
5.3.4	Vôn mét điện tử.....	187
5.4	ĐO ĐIỆN TRỞ.....	193
5.5	THIẾT BỊ ĐO ĐIỆN TỬ VẠN NĂNG (MULTIMETERS).....	195
5.5.1	Đồng hồ vạn năng tương tự - VOM.....	195
5.5.2	Đồng hồ vạn năng số - DMM.....	198
	CHƯƠNG 6 - ĐO TẦN SỐ, KHOẢNG THỜI GIAN VÀ GÓC LỆCH PHA	Error!
	Bookmark not defined.	
6.0	GIỚI THIỆU CHUNG.....	Error! Bookmark not defined.
6.1	ĐO TẦN SỐ.....	Error! Bookmark not defined.
6.1.1	Đo tần số bằng phương pháp đếm xung.....	Error! Bookmark not defined.

CHƯƠNG 7 – ĐO CÔNG SUẤT.....	226
7.1. KHÁI NIỆM VỀ ĐO CÔNG SUẤT	226
7.1.1 Các thành phần công suất.....	226
7.1.2. Đơn vị công suất	228
7.1.3 Các nguyên lý đo công suất.....	229
7.2. ĐO CÔNG SUẤT Ở TẦN SỐ THẤP VÀ TẦN SỐ CAO	231
7.2.1 - Phương pháp cơ điện	232
7.2.2. Phương pháp điện	233
7.2.3. Phương pháp so sánh.....	238
7.3. ĐO CÔNG SUẤT Ở DẢI SIÊU CAO TẦN.....	239
7.3.1. Oát met sử dụng cảm biến điện trở nhiệt	241
CHƯƠNG 8 – PHÂN TÍCH PHỔ TÍN HIỆU.....	247
8.1. GIỚI THIỆU CHUNG PHÂN TÍCH TÍN HIỆU	247
8.1.1 Giới thiệu chung về máy phân tích tín hiệu	247
8.1.2. Đồ thị phổ của tín hiệu	248
8.2. MÁY PHÂN TÍCH PHỔ	250
8.2.1. Ứng dụng đo lường của máy phân tích phổ	250
8.2.2. Các nguyên lý máy phân tích phổ.....	251
8.2.3. Máy phân tích phổ song song	252
8.2.4. Máy phân tích phổ nối tiếp.....	253
CHƯƠNG 9 - ĐO THAM SỐ CỦA MẠCH VÀ LINH KIỆN ĐIỆN TỬ	Error!
Bookmark not defined.	
9.0. GIỚI THIỆU CHUNG.....	Error! Bookmark not defined.
9.1. CÁC THAM SỐ VÀ ĐẶC TÍNH MẠCH ĐIỆN..	Error! Bookmark not defined.
9.1.1. Các tham số, đặc tính của mạch điện có các phần tử tập chung.....	Error! Bookmark not defined.
9.1.2. Các tham số và đặc tính của mạch điện có phần tử phân bố	Error! Bookmark not defined.
9.2 ĐO TRỞ KHÁNG CỦA MẠCH VÀ LINH KIỆN ĐIỆN TỬ	Error! Bookmark not defined.
9.2.1 Sai số của phép đo trở kháng.....	Error! Bookmark not defined.
9.2.2. Mô hình mạch tương đương của các linh kiện	Error! Bookmark not defined.
9.2.3. Tổng quan các phương pháp đo trở kháng	Error! Bookmark not defined.
9.2.2. So sánh các phương pháp đo	Error! Bookmark not defined.

9.3. ỨNG DỤNG CỦA CÁC PHƯƠNG PHÁP ĐO TRỞ KHÁNG	Error! Bookmark not defined.
9.3.1. Phương pháp cầu 4 nhánh cân bằng	Error! Bookmark not defined.
9.3.2. Phương pháp cộng hưởng	Error! Bookmark not defined.
9.3.3. Phương pháp cầu tự cân bằng	Error! Bookmark not defined.
9.3.4. Phương pháp phóng nạp cho tụ	Error! Bookmark not defined.
9.4. ĐO THAM SỐ VÀ ĐẶC TÍNH CỦA LINH KIỆN VÀ MẠCH PHI TUYẾN	Error! Bookmark not defined.
9.4.1. Vẽ đặc tuyến Von-Ampe	Error! Bookmark not defined.
9.4.2. Vẽ đặc tuyến biên độ tần số của mạng 4 cực	Error! Bookmark not defined.
9.5. ĐO THAM SỐ CỦA MẠCH ĐIỆN CÓ THAM SỐ PHÂN BỐ	Error! Bookmark not defined.
9.5.1. Giới thiệu chung	Error! Bookmark not defined.
9.6. ĐO LƯỜNG, KIỂM NGHIỆM CÁC MẠCH ĐIỆN TỬ SỐ VÀ VI XỬ LÝ	Error! Bookmark not defined.
9.6.1. Khái niệm và đặc tính chung của mạch số	Error! Bookmark not defined.
9.6.2. Các phương pháp phân tích	Error! Bookmark not defined.
TÀI LIỆU THAM KHẢO	310

LỜI NÓI ĐẦU

Với sự phát triển của khoa học kỹ thuật và công nghệ, Kỹ thuật đo lường nói chung, kỹ thuật đo lường điện tử nói riêng đang có một vai trò quan trọng trong đời sống kinh tế kỹ thuật và công nghệ. Các máy đo lường điện tử ngày càng được sử dụng rất rộng rãi trong nhiều lĩnh vực. Để sử dụng chúng có hiệu quả, việc nghiên cứu về lý thuyết và nguyên lý đo lường điện tử là rất quan trọng, nhất là đối với kỹ sư làm việc trong các lĩnh vực điện, điện tử, viễn thông. Bài giảng này nhằm trang bị cho sinh viên những kiến thức cơ bản về đo lường điện tử như: Cơ sở kỹ thuật đo lường điện tử, đánh giá sai số và xử lý kết quả đo, các phương pháp đo, nguyên lý xây dựng, cấu trúc, cũng như ứng dụng đo lường của các thiết bị đo tham số và đặc tính của tín hiệu và mạch điện tử.

Bài giảng gồm các nội dung chính như sau:

Chương 1 - Cơ sở lý thuyết về đo lường điện tử

Chương 2 - Sai số trong đo lường

Chương 3 - Cơ sở kỹ thuật đo lường điện tử

Chương 4 - Máy hiện sóng (Ô-xi-lô)

Chương 5 - Các phép đo điện cơ bản

Chương 6 - Đo tần số, khoảng thời gian và góc lệch pha

Chương 7 - Phân tích tín hiệu

Chương 8 - Đo công suất

Chương 9 - Đo các tham số và đặc tính của mạch điện tử

Bài giảng được thực hiện trong một thời gian ngắn, nên khó tránh khỏi những thiếu sót. Tác giả rất mong nhận được những ý

kiến đóng góp các đồng nghiệp để bài giảng được hoàn thiện hơn. Mọi góp ý xin vui lòng gửi về Bộ môn kỹ thuật điện tử - Khoa Kỹ thuật Điện tử 1- Học viện Công nghệ Bru chính Viễn thông hoặc email: hadm@ptit.edu.vn. Chúng tôi xin chân thành cảm ơn các đồng nghiệp đã đóng góp các ý kiến quý báu; xin chân thành cảm ơn lãnh đạo Học viện, Phòng Đào tạo và NCKH, Khoa Kỹ thuật Điện tử 1, 2 đã tạo điều kiện để chúng tôi hoàn thành bài giảng này.

Hà nội, tháng 9 năm 2010

Tác giả

CHƯƠNG 1 - GIỚI THIỆU CHUNG VỀ KỸ THUẬT ĐO LƯỜNG ĐIỆN TỬ

- Các khái niệm về đo lường điện tử
- Đối tượng của đo lường điện tử
- Phân loại phép đo
- Chức năng và phân loại thiết bị đo
- Đơn vị đo lường, chuẩn, mẫu
- Đặc tính cơ bản của thiết bị đo
- Đặc tính điện của thiết bị đo điện tử
- So sánh thiết bị đo tương tự và thiết bị đo số
- Chọn khoảng đo tự động và đo tự động
- Đo trong mạch
- Kỹ thuật sử dụng thiết bị đo điện tử

1.0. GIỚI THIỆU CHUNG

Chương này sẽ trình bày khái quát về kỹ thuật đo lường nói chung, kỹ thuật đo lường điện tử nói riêng. Những khái niệm trong đo lường, phép đo, phương pháp đo, thiết bị đo, đặc tính của thiết bị đo, và đặc biệt là sai số đo lường, phân loại số số, tính toán sai số ... sẽ được làm sáng tỏ trong chương này. Đó là những cơ sở để có thể học các chương tiếp theo.

- Sau khi học chương này sinh viên có thể hiểu được những vấn đề sau:
- Thế nào là đo lường, đo lường điện tử.
- Khái niệm về phép đo, phương pháp đo.

- Phân biệt được các phương pháp đo khác nhau.
- Hiểu chức năng của thiết bị đo, và phân loại được các thiết bị đo.
- Biết các đặc tính cơ bản của một thiết bị đo.
- Phân biệt được Đơn vị đo, chuẩn, mẫu.

1.1 CÁC KHÁI NIỆM VỀ ĐO LƯỜNG ĐIỆN TỬ

Đo lường học (Metrology) là lĩnh vực khoa học ứng dụng liên ngành nghiên cứu về các đối tượng đo, các phép đo, các phương pháp thực hiện và các công cụ đảm bảo cho chúng, kỹ thuật đo, các phương pháp để đạt được độ chính xác mong muốn.

Các hướng nghiên cứu chính của đo lường bao gồm:

- Các lý thuyết chung về phép đo.
- Các đơn vị vật lý và hệ thống của chúng.
- Các phương pháp và công cụ đo.
- Kỹ thuật đo
- Phương pháp xác định độ chính xác của phép đo.
- Cơ sở bảo đảm cho việc thống nhất giữa phép đo và rất nhiều công cụ thực hiện nó.
- Công cụ đo chuẩn và barem.
- Các phương pháp để chuyển đơn vị đo từ công cụ chuẩn hoặc gốc ra công cụ làm việc.

Ngành kỹ thuật chuyên nghiên cứu và áp dụng các thành quả của đo lường học vào phục vụ sản xuất vào đời sống gọi là kỹ thuật đo lường

Phần này sẽ trình các khái niệm cơ bản về đo lường điện tử.

- **Đo lường (Measurement) là gì?** Đo lường là quá trình thực nghiệm vật lý nhằm đánh giá được tham số, cũng như đặc tính của

đối tượng chưa biết. Thông thường đo lường là quá trình so sánh đối tượng chưa biết với một đối tượng làm chuẩn (đối tượng chuẩn này thường là đơn vị đo), và có kết quả bằng số so với đơn vị đo.

+ Ví dụ đo điện áp: Điện áp của một nguồn đo được là 5V nghĩa là điện áp của nguồn đó gấp 5 lần điện áp của một nguồn chuẩn 1V.

- **Đo lường điện tử (Electronic Measurement)** : là đo lường mà trong đó đại lượng cần đo được chuyển đổi sang dạng tín hiệu điện mang thông tin đo và tín hiệu điện đó được xử lý và đo lường bằng các dụng cụ và mạch điện tử.

+ Nếu kết hợp đo lường điện tử và các bộ biến đổi phi điện - điện (sensor - các bộ cảm biến) cho phép đo lường được hầu hết các đại lượng vật lý trong thực tế.

- **Đại lượng đo (Measurand)**: là các đại lượng vật lý chưa biết cần xác định tham số và đặc tính nhờ phép đo.

- **Tín hiệu đo (Measuring Signal)**: Tín hiệu điện mang thông tin đo.

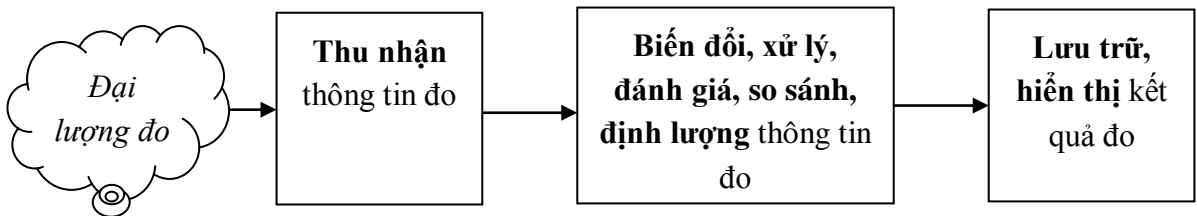
- **Phép đo (Measurement)**: Là quá trình xác định tham số và đặc tính của đại lượng vật lý chưa biết bằng các phương tiện kỹ thuật đặc biệt - hay còn được gọi là thiết bị đo.

- **Thiết bị đo (Instrument)**: là phương tiện kỹ thuật để thực hiện phép đo có chức năng biến đổi tín hiệu mang thông tin đo thành dạng phù hợp cho việc sử dụng và nhận kết quả đo, chúng có những đặc tính đo lường cơ bản đã được qui định. Trong thực tế Thiết bị đo thường được hiểu là máy đo (ví dụ: Máy hiện sóng, Vôn mét số, Máy đếm tần ...).

- **Kỹ thuật đo (Instrumentation)**: là một nhánh khoa học về các phương pháp kỹ thuật công nghệ ứng dụng trong đo lường và điều khiển.

- **Phương pháp đo (Measuring method)** : Là cách thức thực hiện quá trình đo lường để xác định được tham số và đặc tính của các đại lượng đo. Phương pháp đo phụ thuộc vào nhiều yếu tố: Phương pháp nhận thông tin đo từ đại lượng đo, Phương pháp xử lý thông tin đo, Phương pháp đánh giá, so sánh thông tin đo, Phương pháp hiển thị, lưu trữ kết quả đo ... Mỗi loại máy đo có thể coi là một thiết bị đo hoàn chỉnh thực hiện theo một hay một vài phương pháp đo cụ thể nào đó.

Về cơ bản quá trình đo lường có thể được chia thành các bước



khác nhau và được minh họa như hình vẽ sau:

Hình 1.1 – Quá trình đo lường

1.2 ĐỐI TƯỢNG CỦA ĐO LƯỜNG ĐIỆN TỬ

Đo lường điện tử có phạm vi ứng dụng rất rộng rãi, đối tượng đo rất rộng. Tuy nhiên trong lĩnh vực điện tử - viễn thông, đối tượng của đo lường tập chủ yếu vào đối tượng: Hệ thống tham số và đặc tính của tín hiệu và của mạch điện tử.

- **Hệ thống tham số và đặc tính của tín hiệu điện tử:**

+ Tham số về cường độ tín hiệu điện tử gồm: Cường độ dòng điện, Cường độ điện áp, Công suất tác dụng của tín hiệu...

+ Tham số về thời gian gồm: Chu kỳ, tần số của tín hiệu, góc lệch pha giữa 2 tín hiệu cùng tần số, độ rộng phổ tín hiệu, độ rộng xung, độ rộng sườn trước, sườn sau ...

+ Đặc tính tín hiệu gồm: Phổ của tín hiệu, độ méo dạng của tín hiệu, hệ số điều chế tín hiệu...

+ Tín hiệu số gồm các tham số: Mức logic, tần số, chu kỳ...

- Hệ thống tham số và đặc tính của mạch điện tử:

+ Các tham số về trở kháng: Trở kháng tương đương, dẫn nạp tương đương, điện trở, điện dung, điện kháng tương đương, trở kháng sóng, hệ số phản xạ, hệ số tổn hao, hệ số phẩm chất của mạch...

+ Đặc tính của mạch: Đặc tuyến Vôn-Ampe, Đặc tuyến biên độ - tần số, đặc tuyến Pha - tần số của mạch...

Chú ý: Tùy theo dải tần và hệ thống tham số và đặc tính của tín hiệu và của mạch điện tử cần đo cũng khác nhau.

1.3 PHÂN LOẠI PHÉP ĐO

Phép đo là công việc thực hiện chính của đo lường, đó là việc tìm ra giá trị vật lý bằng cách thí nghiệm với sự trợ giúp của các công cụ kỹ thuật đặc biệt. Giá trị tìm được gọi là kết quả của phép đo. Hoạt động thực hiện trong quá trình đo để cho ta kết quả là một đại lượng vật lý gọi là quá trình ghi nhận kết quả. Tùy thuộc vào đối tượng nghiên cứu, vào tính chất của công cụ đo và người ta cần thực hiện phép đo ghi nhận một lần hay nhiều lần. Nếu như có một loại ghi nhận thì kết quả phép đo nhận được là kết quả khi xử lý các kết quả từ các ghi nhận đó.

Phép đo có bản chất là quá trình so sánh đại lượng vật lý cần đo với một đại lượng vật lý được dùng làm đơn vị. Kết quả của phép đo được biểu diễn bằng một số là tỷ lệ của đại lượng cần đo với một đơn vị đó. Như vậy để thực hiện phép đo, ta cần thiết lập đơn vị đo, so sánh giá trị của đại lượng cần đo với đơn vị và ghi nhận kết quả so sánh được. Thông thường người ta thường biến đổi tín hiệu đến dạng thuận tiện nhất cho việc so sánh.

Như vậy, ta có thể tóm tắt lại thành bốn bước chính của phép đo là: thiết lập đơn vị vật lý, biểu diễn tín hiệu đo, so sánh tín hiệu đo với đơn vị được lấy làm chuẩn và ghi nhận kết quả so sánh.

Có nhiều cách phân loại phương pháp đo, tùy thuộc vào phương pháp nhận kết quả đo, phương pháp xử lý thông tin đo, dải trình đo, điều kiện đo, sai số...

+ **Đo trực tiếp** : Là phương pháp đo mà kết quả đo nhận được trực tiếp trên thiết bị đo từ một lần đo duy nhất. Thông thường dùng các thiết bị đo tương ứng cho chính đối tượng cần đo.

- VD: đo điện áp bằng vôn-mét, đo tần số bằng tần số-mét, đo công suất bằng oát-mét,...

Đặc điểm của phép đo trực tiếp là quá trình thực hiện đơn giản về biện pháp kỹ thuật, tiến hành đo được nhanh chóng và loại trừ được các sai số do tính toán.

+ **Đo gián tiếp** : Là phương pháp đo mà kết quả đo nhận được từ biểu thức tính toán các kết quả của phép đo trực tiếp các đại lượng vật lý khác nhau.

- VD: Đo công suất một chiều: $P=U.I$ - đo điện áp và dòng điện bằng Vôn-mét và Ampe-mét.

- Đặc điểm: nhiều phép đo và thường không nhận biết ngay được kết quả đo

Trong kỹ thuật đo lường, thông thường người ta muốn tránh phương pháp đo gián tiếp, vì trước hết nó yêu cầu tiến hành nhiều phép đo (ít nhất là hai phép đo) và thường là không nhận biết ngay được kết quả đo. Song trong một số trường hợp thì không thể tránh được phương pháp này.

+ **Đo thống kê**: Là phương pháp thực hiện đo nhiều lần một đại lượng đo với cùng thiết bị đo và trong cùng điều kiện đo, kết

quả đo được tính là giá trị trung bình thống kê của của các lần đo đo.

Đặc điểm: Phương pháp này cho phép loại trừ các sai số ngẫu nhiên và thường dùng khi kiểm chuẩn thiết bị đo.

Hiện nay, kỹ thuật đo lường đã phát triển nhiều về phương pháp **đo tương quan**. Nó là một phương pháp riêng, không nằm trong phương pháp đo trực tiếp hay phương pháp đo gián tiếp. Phương pháp tương quan dùng trong những trường hợp cần đo các quá trình phức tạp, mà ở đây không thể thiết lập một quan hệ hàm số nào giữa các đại lượng là các thông số của một quá trình nghiên cứu. Ví dụ: tín hiệu đầu vào và tín hiệu đầu ra của một hệ thống nào đó.

Khi đo một thông số của tín hiệu nào bằng phương pháp đo tương quan, thì cần ít nhất là hai phép đo mà các thông số từ kết quả đo của chúng không phụ thuộc lẫn nhau. Phép đo này được thực hiện bởi cách xác định khoảng thời gian và kết quả của một số thuật toán có khả năng định được trị số của đại lượng thích hợp. Độ chính xác của phép đo tương quan được xác định bằng độ dài khoảng thời gian của quá trình xét. Khi đo trực tiếp thật ra là người đo đã phải giả thiết hệ số tương quan giữa đại lượng đo và kết quả rất gần 1, mặc dù có sai số do quy luật ngẫu nhiên của quá trình biến đổi gây nên.

Ngoài các phép đo cơ bản nói trên, còn một số các phương pháp đo khác thường được thực hiện trong quá trình tiến hành đo lường như sau:

Phép đo thay thế: Phép đo được tiến hành hai lần, một lần với đại lượng cần đo và một lần với đại lượng đo mẫu. Điều chỉnh để hai trường hợp đo có kết quả chỉ thị như nhau.

Phép đo hiệu số: Phép đo được tiến hành bằng cách đánh giá hiệu số trị số của đại lượng cần đo và đại lượng mẫu.

Phép đo vi sai, phương pháp **chỉ thị không,** phương pháp **bù,** cũng là những trường hợp riêng của phương pháp hiệu số. Chúng thường được dùng trong các mạch cầu đo hay trong các mạch bù.

Phép đo thẳng: kết quả đo được định lượng trực tiếp trên thanh độ của thiết bị chỉ thị. Tất nhiên sự khắc độ của các thang độ này đã được lấy chuẩn trước với đại lượng mẫu cùng loại với đại lượng đo.

Phép đo rời rạc hóa (chỉ thị số): đại lượng cần được đo được biến đổi thành tín tức là các xung rời rạc. Trị số của đại lượng cần đo được tính bằng số xung tương ứng này.

1.4 CHỨC NĂNG VÀ PHÂN LOẠI THIẾT BỊ ĐO

Hầu hết các thiết bị đo có chức năng cung cấp cho chúng ta kết quả đo được đại lượng đang khảo sát. Kết quả này được chỉ thị hoặc được ghi lại trong suốt quá trình đo, hoặc được dùng để tự động điều khiển đại lượng đang được đo.

Ví dụ: trong hệ thống điều khiển nhiệt độ, máy đo nhiệt độ có nhiệm vụ đo và ghi lại kết quả đo của hệ thống đang hoạt động và giúp cho hệ thống xử lý và điều khiển tự động theo thông số nhiệt độ.

Nói chung thiết bị đo lường có chức năng quan trọng là kiểm tra sự hoạt động của hệ thống tự điều khiển, nghĩa là *đo lường quá trình* trong công nghiệp (Industrial process measurements). Đây cũng là môn học trong ngành tự động hóa.

- Phân loại thiết bị đo: Gồm 2 nhóm chính

Thiết bị đo đơn giản: mẫu, thiết bị so sánh, chuyên đổi đo lường.

Thiết bị đo phức tạp: máy đo, thiết bị đo tổng hợp và hệ thống thông tin đo lường.

+ Thiết bị chuẩn: Chuẩn là mẫu có cấp chính xác cao nhất. Chuẩn là phương tiện đo đảm bảo việc sao và giữ đơn vị đo tiêu chuẩn.

+ Thiết bị mẫu: là thiết bị đo dùng để sao lại đại lượng vật lí có giá trị cho trước với độ

chính xác cao.

+ Thiết bị so sánh: thiết bị đo dùng để so sánh 2 đại lượng cùng loại.

+ Thiết bị chuyển đổi đo lường: Thiết bị đo dùng để biến đổi tín hiệu mang thông tin đo lường về dạng thuận tiện cho việc truyền tiếp, biến đổi tiếp, xử lí tiếp và giữ lại, nhưng người quan sát chưa thể nhận biết trực tiếp được kết quả đo (VD: bộ KĐ đo lường; bộ biến dòng, biến áp đo lường; sensor, quang điện trở, nhiệt điện trở, ADC ...)

+ **Máy đo (Instrument)** : Thiết bị đo dùng để biến đổi tín hiệu mang thông tin đo lường về dạng mà người quan sát có thể nhận biết trực tiếp được (VD: vôn-mét, ampe mét,...)

+ Thiết bị đo tổng hợp: là các thiết bị đo phức tạp, đa năng dùng để kiểm tra, kiểm chuẩn đo lường, đo lường các tham số phức tạp.

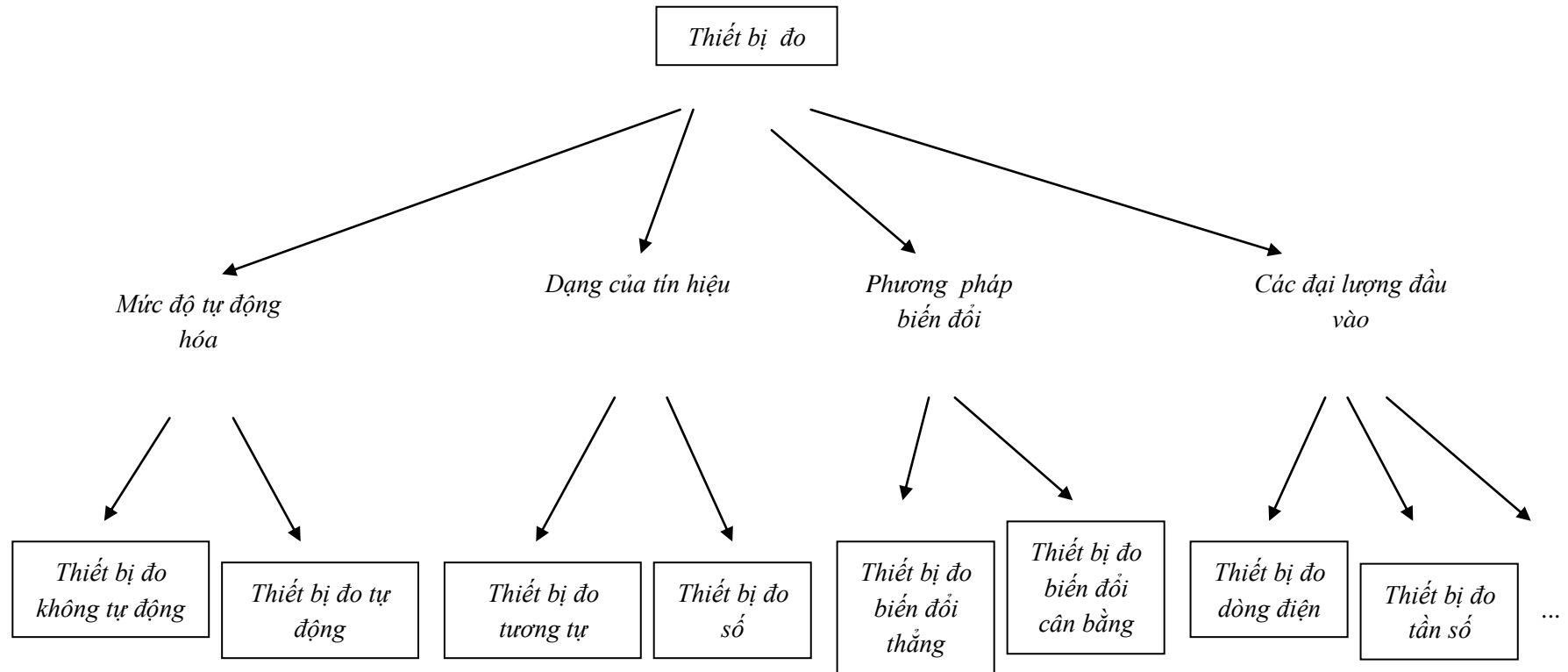
+ Hệ thống thông tin đo lường: Hệ thống mạng kết nối của nhiều thiết bị đo, cho phép đo lường và điều khiển từ xa, đo lường phân tán...

Với nhiều cách thức đo đa dạng khác nhau cho nhiều đại lượng có những đặc tính riêng biệt, một cách tổng quát chúng ta có thể phân biệt 2 dạng thiết bị đo phụ thuộc vào đặc tính.

Ví dụ: để đo độ dẫn điện chúng ta dùng thiết bị đo dòng điện thuần túy điện là micro ampe kế hoặc mili ampe kế. Nhưng nếu chúng ta dùng thiết bị đo có sự kết hợp mạch điện tử để đo độ dẫn điện thì lúc bấy giờ phải biến đổi dòng điện đo thành điện áp đo. Sau đó mạch đo điện tử đo dòng điện dưới dạng điện áp. Như vậy chúng ta có đặc tính khác nhau giữa *thiết bị đo điện* và *thiết bị đo điện tử*. Hoặc có những thiết bị đo chỉ thị kết quả bằng *kim chỉ thị* (thiết bị đo dạng analog), hiện nay thiết bị đo chỉ thị bằng *hiện số* (thiết bị đo dạng digital). Đây cũng là một đặc tính phân biệt của thiết bị đo.

Ngoài ra thiết bị đo lường còn mang đặc tính của một thiết bị điện tử (nếu là thiết bị đo điện tử) như: tổng trở vào cao, độ nhạy cao, hệ số khuếch đại ổn định và có độ tin cậy đảm bảo cho kết quả đo. Còn có thêm chức năng, truyền và nhận tín hiệu *đo lường từ xa* (telemetry). Đây cũng là môn học quan trọng trong lĩnh vực *đo lường điều khiển từ xa*.

Bảng phân loại tổng quan thiết bị đo như Hình 1.2:



Hình 1.2 - Bảng phân loại tổng quan thiết bị đo

1.5 ĐƠN VỊ ĐO LƯỜNG, CHUẨN, MẪU

1.5.1 Đơn vị đo lường

+ **Đơn vị đo:** Là một giá đơn vị tiêu chuẩn về một đại lượng đo nào đó được quốc tế quy định.

Trên thế giới người ta chế tạo ra những đơn vị tiêu chuẩn gọi là các chuẩn.

Ví dụ: Chuẩn Ôm quốc tế là điện trở của một cột thủy ngân thiết diện 1mm^2 , dài 106,300 cm, ở 0°C và có khối lượng là 14,4521 g.

Hệ đơn vị đơn vị đo lường phổ biến được dùng ở Việt Nam là hệ SI. Hệ SI gồm các đơn vị đo cơ bản và đơn vị đo kéo theo:

+ **Đơn vị đo cơ bản:** Được thể hiện bằng các đơn vị chuẩn với độ chính xác cao nhất mà khoa học kỹ thuật hiện đại có thể thực hiện được, gồm 7 đơn vị đo là : m (đơn vị đo khoảng cách), kg (đơn vị đo khối lượng), S (đơn vị đo thời gian), A (đơn vị đo cường độ dòng điện), K (đơn vị đo nhiệt độ), mol (đơn vị đo lượng chất), Cd (Candela - đơn vị đo cường độ ánh sáng).

+ **Đơn vị kéo theo:** là đơn vị có liên quan đến các đơn vị cơ bản bởi những luật thể hiện bằng các biểu thức, ví dụ: $[\text{Hz}] = 1/[\text{S}]$, $[\text{C}] = [\text{A.S}]$, $[\text{V}] = [\text{A.S/m}] \dots$

Ngoài ra hệ SI còn sử dụng các hệ số và ước số của các đơn vị:

T	G	K	h	da	D	c	m	μ	n	p	f	a
10^{12}	10^9	10^6	10^3	10	10^{-1}	10^{-2}	10^{-3}	10^{-6}	10^{-9}	10^{-12}	10^{-15}	10^{-18}

+ **Chuẩn:** là phương tiện đo đảm bảo việc sao, giữ 1 đơn vị tiêu chuẩn.

+ Mẫu: Phương tiện đo dùng để sao lại các đại lượng vật lý với giá trị cho trước và với độ chính xác cao. Với mỗi quốc gia, mẫu có cấp chính xác cao nhất gọi là chuẩn của quốc gia đó.

1.5.2 Cấp chuẩn hóa

Khi sử dụng thiết bị đo lường, chúng ta mong muốn thiết bị được kiểm chuẩn khi được xuất xưởng nghĩa là đã được chuẩn hóa với thiết bị *đo lường chuẩn* (standard Instrument). Việc chuẩn hóa thiết bị đo lường được xác định theo 4 cấp như sau:

Cấp 1: *Chuẩn quốc tế* (International standard) các thiết bị đo lường cấp chuẩn quốc tế được thực hiện định chuẩn tại *Trung tâm đo lường quốc tế* đặt tại Paris (Pháp), các thiết bị đo lường chuẩn hóa cấp 1 này theo định kỳ được đánh giá và kiểm tra lại theo trị số đo tuyệt đối của các đơn vị cơ bản vật lý được hội nghị quốc tế về đo lường giới thiệu và chấp nhận được.

Cấp 2: *Chuẩn quốc gia*. Các thiết bị đo lường tại các *Viện định chuẩn quốc gia* ở các quốc gia khác nhau trên thế giới các thiết bị này cũng đã được chuẩn hóa theo *chuẩn quốc tế* và các thiết bị đo lường được chuẩn hóa tại các *viện định chuẩn quốc gia*.

Cấp 3: *Chuẩn khu vực*. Trong một quốc gia có thể có nhiều *trung tâm định chuẩn* cho từng khu vực (standard zone center). Các thiết bị đo lường tại các trung tâm này đương nhiên phải mang *chuẩn quốc gia* (National standard). Những thiết bị được đo lường được định chuẩn tại các trung tâm định chuẩn này sẽ mang *chuẩn khu vực* (Zone standard).

Cấp 4: *Chuẩn phòng thí nghiệm*. Trong từng khu vực chuẩn hóa sẽ có những phòng thí nghiệm được công nhận để chuẩn hóa các thiết bị được dùng trong sản xuất công nghiệp. Như vậy các thiết bị được chuẩn hóa tại các phòng thí nghiệm này sẽ có *chuẩn hóa của phòng thí nghiệm*. Do đó các thiết bị đo lường khi được

sản xuất ra được chuẩn hóa ở cấp nào thì sẽ mang chất lượng tiêu chuẩn đo lường của cấp đó.

Còn các thiết bị đo lường tại các trung tâm đo lường, viện định chuẩn quốc gia, thì phải được chuẩn hóa và mang tiêu chuẩn cấp cao hơn. Thí dụ phòng thí nghiệm phải trang bị các thiết bị đo lường có tiêu chuẩn của *chuẩn vùng* hoặc *chuẩn quốc gia*. Còn các thiết bị đo lường tại viện định chuẩn quốc gia thì phải có *chuẩn quốc tế*. Ngoài ra theo định kỳ được đặt ra phải được kiểm tra và chuẩn hóa lại các thiết bị đo lường.

1.6 ĐẶC TÍNH CƠ BẢN CỦA THIẾT BỊ ĐO

Có nhiều đặc tính cơ bản của thiết bị đo, cần phải xác định chúng để lựa chọn chính xác thiết bị đo. Có 2 loại đặc tính: Đặc tĩnh tính và đặc tính động.

1.6.1 Đặc tính tĩnh

Các đặc tính tĩnh được xác định thông qua trình kiểm chuẩn (*Calibration Test*) thiết bị. Kiểm chuẩn là quá trình so sánh thiết bị đo với một thiết bị chuẩn (thiết bị mẫu) để nhằm mục đích kiểm tra khác độ thiết bị đo (Xác định mối quan hệ giữa thang chỉ thị của thiết bị đo và giá trị của các thiết bị mẫu, chuẩn), cũng như xác định các đặc tính của thiết bị đo.

Các đặc tính cơ bản của thiết bị đo như sau:

+ **Hàm biến đổi (*Transfer Function*):** Là tương quan hàm số giữa đại lượng đầu ra Y và các đại lượng đầu vào X của thiết bị đo, thường cho dưới dạng hàm số hoặc đồ thị: $Y=f(X)$

+ **Độ nhạy (*Sensitivity*):** Là tỷ số giữa độ biến thiên của đầu ra Y của phương tiện đo với độ biến thiên của đại lượng đo đầu vào X tương ứng.

$$\text{Ký hiệu: } s = \frac{dY}{dX}$$

+ **Phạm vi đo (Range)**: Là phạm vi thang đo bao gồm những giá trị mà sai số của phép đo nằm trong giới hạn cho trước.

+ **Phạm vi chỉ thị (Display Range)**: là phạm vi thang đo được giới hạn bởi giá trị đầu và giá trị cuối của thang đo.

+ **Cấp chính xác (Accuracy-Level)**: được xác định bởi giá trị lớn nhất của các sai số trong thiết bị đo.

Thường được tính toán bằng giới hạn của sai số tương đối quy

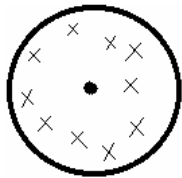
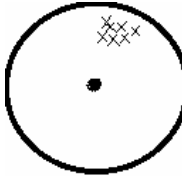
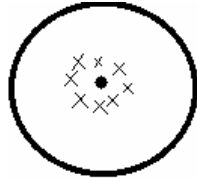
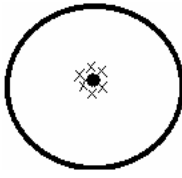
đôi:
$$\delta_{q_{\max}} = \frac{|\Delta X_{\max}|}{X_{dm}} \cdot 100$$

+ **Độ chính xác (Accuracy)**: Mức độ gần giá trị thực của đại lượng đo và giá trị đo được.

+ **Độ rõ (Precision)** : Mức độ sai khác của kết quả đo của các phép đo liên tiếp một đại lượng đo không đổi với cùng máy đó.

Bảng sau minh họa sự khác nhau giữa Độ chính xác và Độ rõ:

Bảng 1.1 – Minh họa sự khác nhau giữa độ chính xác và độ rõ

Kết quả bắn bia				
Độ chính xác	Thấp	Thấp	Cao	Cao
Độ rõ	Thấp	Cao	Thấp	Cao

+ **Độ phân giải (Resolution)**: là giá trị nhỏ nhất có thể phân biệt được sự biến đổi của đại lượng đo trên thiết bị đó. Thường gồm độ chia nhỏ nhất của thang đo hay giá trị nhỏ nhất có thể phân biệt được trên thang đo (mà có thể phân biệt được sự biến đổi trên thang đo).

+ **Độ ổn định (Stability)** : Sự biến đổi không quá nhiều của giá trị đo trong điều kiện đo khác nhau.

1.6.2 Đặc tính động

Một số rất ít thiết bị đo đáp ứng tức thời ngay với đại lượng đo thay đổi. Phần lớn nó *đáp ứng chậm* hoặc không theo kịp sự thay đổi của đại lượng đo. Sự chậm chạp này phụ thuộc đặc tính của thiết bị đo như tính quán tính, nhiệt dung hoặc điện dung... được thể hiện qua thời gian trễ của thiết bị đo. Do đó sự hoạt động ở trạng thái động hoặc trạng thái giao thời của thiết bị đo cũng quan trọng như trạng thái tĩnh.

Đối với đại lượng đo có 3 dạng thay đổi như sau:

- Thay đổi có dạng hàm bước theo thời gian.
- Thay đổi có dạng hàm tuyến tính theo thời gian.
- Thay đổi có dạng hàm điều hòa theo thời gian.

Đặc tuyến động của thiết bị đo

- Tốc độ đáp ứng.
- Độ trung thực.
- Tính trễ.
- Sai số động

⇒ **Đáp ứng động ở bậc Zero (bậc không)**

Một cách tổng quát tín hiệu đo và tín hiệu ra của thiết bị đo được diễn tả theo phương trình sau đây:

$$a_n \frac{d^n x_0}{dt^n} + a_{n-1} \frac{d^{n-1} x_0}{dt^{n-1}} + \dots + a_1 \frac{dx_0}{dt} + a_0 x_0 = b_m \frac{d^m x_1}{dt^m} + b_{m-1} \frac{d^{m-1} x_1}{dt^{m-1}} + \dots + b_1 \frac{dx_1}{dt} + b_0 x_1$$

Trong đó: x_0 : tín hiệu ra của thiết bị đo; x_1 : tín hiệu đo.

$a_0 \div a_n$: thông số của hệ thống đo giả sử không thay đổi.

$b_0 \div b_n$: thông số của hệ thống đo giả sử không thay đổi.

Khi a_0, b_0 khác không ($\neq 0$) thì các giá trị a, b khác bằng không ($\neq 0$).

Phương trình vi phân còn lại:

$$a_0 x_0 = b_0 x_i; x_0 = \frac{b_0}{a_0} x_i; K = \frac{b_0}{a_0} : \text{độ nhạy tĩnh}$$

Như vậy đây là trường hợp đại lượng vào và đại lượng ra không phụ thuộc vào thời gian, là điều kiện lý tưởng của trạng thái động. Thí dụ như sự thay đổi vị trí con chạy của biến trở tuyến tính theo đại lượng đo.

\Rightarrow Đáp ứng động ở bậc 1

Khi các giá trị a_1, b_1, a_0, b_0 khác không ($\neq 0$), còn các giá trị còn lại bằng không ($=0$): $a_1 \frac{dx_0}{dt} + a_0 x_0 = b_0 x_i$

Bất kỳ thiết bị đo nào thỏa mãn cho phương trình này được gọi là *thiết bị bậc nhất*. Chia hai vế cho a_0 phương trình trên ta có:

$$\frac{a_1}{a_0} \frac{dx_0}{dt} + x_0 = \frac{b_0}{a_0} x_i \quad \text{Hoặc:} \quad \tau \frac{dx_0}{dt} + x_0 = \frac{b_0}{a_0} x_i; \quad \mathcal{D} + 1 \overline{x_0} = K x_i$$

$$\text{Với } D = \frac{d}{dt}; \tau = \frac{a_1}{a_0} : \text{thời hằng}; \quad K = \frac{b_0}{a_0} : \text{độ nhạy tĩnh}$$

Thời hằng τ có đơn vị là thời gian. Trong khi đó độ nhạy tĩnh K đơn vị của tín hiệu ra/tín hiệu vào.

Hàm truyền hoạt động (Transfer function) của bất kỳ thiết bị *đo bậc nhất*: $\frac{x_0}{x_i} = \frac{K}{\tau D + 1}$

Thí dụ cụ thể của thiết bị đo bậc nhất là nhiệt kế thủy ngân.

\Rightarrow Đáp ứng động của thiết bị bậc 2, được định nghĩa theo phương trình:

$$a_2 \frac{d^2 x_0}{dt^2} + a_1 \frac{dx_0}{dt} + a_0 x_0 = b_0 x_i$$

Phương trình trên được rút gọn lại: $\left(\frac{D^2}{\omega_n^2} + 2\xi \frac{D}{\omega_n} + 1 \right) x_0 = Kx_i$

$\omega_n = \sqrt{a_0/a_2}$: tần số không đệm tự nhiên (đơn vị: radian/thời gian).

$$\xi: \text{tỉ số đệm}; \quad \xi = \frac{a_1}{\sqrt{a_0 a_2}}; \quad K = \frac{b_0}{a_0}$$

Bất kỳ thiết bị đo nào thỏa cho phương trình này gọi là thiết bị đo bậc 2. Thí dụ:

Loại cân dùng lò xo đàn hồi (lực kế), thông thường loại thiết bị đo bậc 1 chỉ hoạt động đo với đại lượng có năng lượng.

Nhiệt kế có năng lượng là nhiệt năng, trong khi đó loại thiết bị bậc 2 có sự trao đổi giữa hai dạng năng lượng. Thí dụ: năng lượng tĩnh điện và từ điện trong mạch LC, cụ thể như sự chỉ thị cơ cấu từ điện kết hợp với mạch khuếch đại.

1.7. ĐẶC TÍNH ĐIỆN CỦA THIẾT BỊ ĐO ĐIỆN TỬ

Ngoài những đặc tính cơ bản, thiết bị đo điện tử có những đặc tính điện riêng. Các đặc tính này ảnh hưởng rất lớn đến mức độ chính xác của kết quả đo.

1.7.1. Các tham số giới hạn

+ **Giới hạn về thang đo:** Mỗi thiết bị đo có khoảng đo lớn nhất về một thông số cần đo. Khoảng đo sẽ được chia thành các thang đo nhỏ thích hợp. Ví dụ, một Voltmeter có thể đo cao nhất là 300V chia thành 5 thang đo phụ: 3V, 10V, 30V, 100V và 300V. Chuyển mạch thang đo sẽ thiết lập tại các vị trí chính xác tùy thuộc vào giá trị đo yêu cầu. Giả sử phép đo điện áp là 9V thì chúng ta sẽ sử dụng thang đo 10V. Các thang đo cần phải có cho tất cả các thông số cần đo. Cần phải chọn thang đo đúng cho mỗi

thông số đo thích hợp. Nếu đo điện áp trên thang đo dòng điện, thì đồng hồ đo sẽ hư hỏng.

+ **Độ mở rộng thang đo:** Là thuật ngữ được sử dụng chỉ sự chênh lệch giữa giá trị lớn nhất và giá trị nhỏ nhất của một thang đo. Đối với giá trị đo của đồng hồ ở mức nhỏ nhất là 10mA và 100mA ở mức cao nhất, thì độ mở rộng của thang đo là $100\text{mA} - 10\text{mA} = 90\text{mA}$. Một đồng hồ đo điện áp có mức 0V ở giữa, với + 10V một bên và - 10V ở phía khác, sẽ có độ mở rộng thang đo là 20V.

+ **Giới hạn về công suất:** Mỗi thiết bị đo đều có khả năng xử lý công suất lớn nhất, nên công suất của tín hiệu vào không được vượt quá giới hạn công suất đo. Công suất vượt quá có thể làm hỏng đồng hồ đo hay mạch khuếch đại bên trong đồng hồ đo.

+ **Giới hạn về tần số:** Phần lớn cơ cấu động ở đồng hồ đo tương tự có vai trò như một điện cảm mắc nối tiếp và do vậy sẽ suy giảm ở dải tần số cao. Trong các thiết bị đo sử dụng các mạch chỉnh lưu và các mạch khuếch đại, các điện dung của tiếp giáp được cho là một hạn chế đối với tín hiệu đo ở dải tần số cao. Cơ cấu đo điện động có thể chỉ được sử dụng để đo tín hiệu có tần số lên đến 1000Hz (do điện cảm nối tiếp), các cơ cấu đo từ điện (có bộ chỉnh lưu) có thể sử dụng để đo tín hiệu có tần số lên đến 10000Hz, millivoltmeter xoay chiều có thể đo các tín hiệu có tần số lên đến một vài MHz. Các hạn chế tần số khác có thể gây ra do các điện dung song song. Máy hiện sóng có thể sử dụng để đo các tín hiệu có tần số ở dải Megahertz, nhưng giá thành sẽ tăng khi cần độ rộng băng tần cao hơn. Máy hiện sóng không sử dụng cuộn dây và hệ thống chỉ thị kim, do vậy ảnh hưởng bất lợi ở phần lớn các cơ cấu đo sẽ được hạn chế và loại bỏ.

+ **Giới hạn về trở kháng:** Các thiết bị đo được dùng để đo các tín hiệu AC, có trở kháng ra phụ thuộc vào mạch ra của transistor được sử dụng. Một máy phát tín hiệu tần số cao có thể có trở kháng là 75Ω hay 50Ω để phù hợp với trở kháng vào của hệ thống cần đo. Các thiết bị đo điện áp như voltmeter và máy hiện sóng có trở kháng vào cao. Một voltmeter tốt vừa phải có thể có trở kháng vào khoảng $20000\Omega/V$, trong khi một máy hiện sóng và đồng hồ đo số hay đồng hồ đo điện tử có thể có trở kháng vài megohm. Thiết bị đo điện áp có trở kháng cao hơn sẽ cho độ chính xác của phép đo cao hơn, hay có ảnh hưởng quá tải ít hơn. Trở kháng của các cơ cấu đo cuộn dây động tùy thuộc vào độ nhạy của đồng hồ, còn trở kháng của máy hiện sóng kiểu ống tia phụ thuộc vào trở kháng vào của bộ khuếch đại đọc sử dụng trong máy hiện sóng.

1.7.2. Ảnh hưởng do quá tải

Ảnh hưởng do quá tải có nghĩa là *sự suy giảm về trị số của thông số ở mạch cần đo khi mắc thiết bị đo vào mạch*. Thiết bị đo sẽ tiêu thụ công suất từ mạch cần đo và sẽ làm tải của mạch cần đo. Điện trở của đồng hồ đo dòng sẽ làm giảm dòng điện trong mạch cần đo. Tương tự, một voltmeter khi mắc song song với mạch có điện trở cao, thực hiện vai trò như một điện trở song song [shunt], nên sẽ làm giảm điện trở của mạch. Điều này tạo ra mức điện áp thấp trên tải đọc được trên đồng hồ đo. Do đó, đồng hồ sẽ chỉ thị mức điện áp thấp hơn so với điện áp thực, nghĩa là cần phải lấy mức điện áp cao hơn để có độ lệch đúng. Như vậy, ảnh hưởng do quá tải sẽ hạn chế độ nhạy và do đó cũng được gọi là *giới hạn độ nhạy*. Những ảnh hưởng này sẽ còn được nhắc lại trong phần đo điện áp và dòng điện.

1.7.3. Can nhiễu ở phép đo

So với tạp nhiễu bên trong được tạo ra bởi các gợn sóng của nguồn cung cấp, hay bằng sự di chuyển lớn một cách ngẫu nhiên về cả số lượng và vận tốc của các điện tử trong các cấu kiện chủ động và thụ động (gọi là nhiễu Johnson hay nhiễu trắng, nhiễu vạch), hoặc do các quá trình quá độ gây ra bởi sự giảm đột ngột thông lượng qua một điện cảm, các thiết bị đo có thể bị can nhiễu từ bên ngoài được giải thích như sau.

1. *Can nhiễu tần số thấp.* Khi các dây dẫn điện nguồn cung cấp chính ac chạy song song gần với các đầu dây tín hiệu đo, thì nhiễu mạnh ac (tần số 50Hz) sẽ can nhiễu vào đầu tín hiệu đo do hiệu ứng điện dung giữa các dây dẫn.

2. *Can nhiễu tần số cao.* Các tín hiệu tần số cao được tạo ra bất cứ khi nào có sự phát ra tia lửa điện ở vùng xung quanh thiết bị đo. Tia lửa điện có thể tạo ra khi chuyển mạch nguồn cung cấp, do các hệ thống đánh lửa, do các động cơ điện một chiều, do các máy hàn, do sự phóng điện hào quang (tức sự ion hoá không khí gần các mạch điện áp cao), và do hồ quang điện trong các đèn huỳnh quang. Tia chớp là các nguồn tần số cao trong tự nhiên. Phát thanh quảng bá từ các đài thu phát vô tuyến và các đài phát thanh di động công suất cao, được lắp đặt gần các thiết bị đo cũng tạo ra các tín hiệu tần số cao. Các tín hiệu cao tần đó đều có thể can nhiễu vào thiết bị đo, các tín hiệu cao tần có thể được chĩnh lưu bằng các cấu kiện bán dẫn có trong các thiết bị đo, và như vậy sẽ tác động đến các kết quả đo do điện áp không mong muốn thể hiện dưới các dạng khác nhau trong phép đo, làm cho kết quả đo sai hoàn toàn. Một số phép đo dc tiến hành ở các điểm đo trong mạch có cả điện áp dc và điện áp của các tín hiệu tần số cao. Các phép

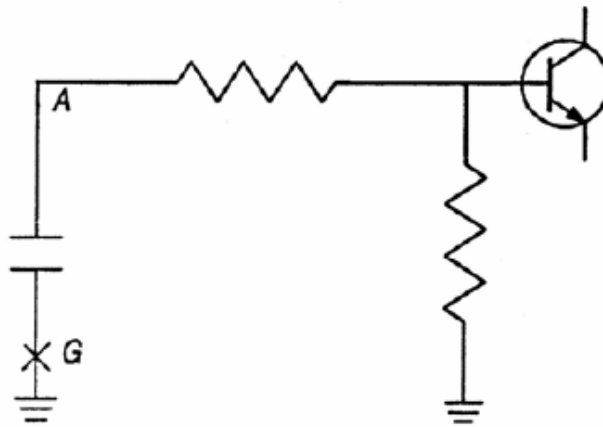
đo điện áp dc sẽ không chính xác nếu không lọc bỏ điện áp cao tần trước khi tín hiệu đo được chỉnh lưu trong thiết bị đo.

Các cách phòng ngừa và khắc phục ở các phép đo để loại bỏ can nhiễu cao tần.

1. Trước tiên là bao bọc có hiệu quả thiết bị đo để không bị can nhiễu ngoài trực tiếp vào thiết bị đo.

2. Thiết bị đo phải được nối đất.

3. Cần phải lọc các tín hiệu không mong muốn tại mạch vào, dây đo và dây nguồn cung cấp để các tín hiệu cao tần sẽ được lọc bỏ trước khi chỉnh lưu, phải có mạch chọn băng tần tín hiệu đo để loại bỏ nhiễu và can nhiễu tần số cao. Mạch nối đất với bộ máy cần phải đảm bảo. Mỗi hàn bị nứt hay thiếu kết nối, sẽ tạo ra một điện trở giữa đầu vào và đất đối với các tín hiệu tần số cao, nên điện áp cao tần sẽ xâm nhập tại đầu vào như minh họa ở Hình 1.3. Tụ điện trong Hình 1.3 dùng để lọc bỏ các tín hiệu cao tần, có vai trò như một ngắn mạch đối với tần số cao. Nếu tụ hở mạch, hay điểm G không kết nối với đất (do áp lực nào đó hay mối hàn bị nứt), thì tín hiệu tần số cao sẽ có tại điểm A sẽ được đưa đến đầu vào của mạch khuếch đại bằng Transistor, nên sẽ được khuếch đại và chỉnh lưu (phần phi tuyến của đặc tuyến) và sẽ có tại đầu ra dưới dạng điện áp dc . Các đài phát thanh quảng bá địa phương thỉnh thoảng nghe được trong ống nghe điện thoại do can nhiễu đó.



Hình 1.3 – Mạch bị mất nối đất đầu vào

4. Khi thực hiện phép đo *dc* tại điểm có cả điện áp *dc* cũng như điện áp cao tần, điện áp cao tần có thể gây ra mức dòng điện lớn chảy qua đầu que đo bởi vì đầu que đo gần như được ngắn mạch với bộ máy đối với tín hiệu cao tần thông qua ảnh hưởng điện dung, có thể làm nóng đầu que đo (thực tế này xảy ra khi đo các điện áp *dc* trong máy phát). Mắc nối tiếp cuộn cảm RF với đầu que đo để loại bỏ tình trạng trên. 5. Sử dụng mạch khuếch đại thuật toán ở chế độ vi sai sẽ làm giảm các tín hiệu nhiễu đồng kênh rất cơ bản, có thể loại bỏ nhiễu đồng kênh lên đến mức 100dB. (Nếu mặc dù đã có các dự phòng nhiễu cao tần trên, hư hỏng hệ thống có thể từ tầng này đến tầng khác, thì nguyên nhân có thể là vỏ bảo vệ, nối đất, mạch lọc và cuộn cảm cao tần, cần phải kiểm tra kỹ các vấn đề đó).

1.7.4. Vỏ bảo vệ

Vỏ bảo vệ là lớp chặn bằng vật liệu dẫn điện được lắp ở phần có tín hiệu nhiễu. Hiệu quả của lớp bảo vệ tùy thuộc vào: (i) kiểu lớp bảo vệ, (ii) các đặc tính của vật liệu làm lớp bảo vệ và (iii) độ hở của lớp bảo vệ.

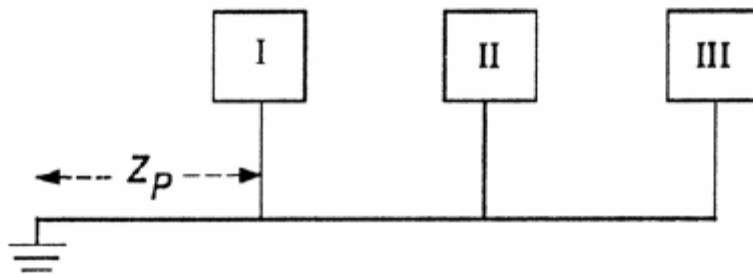
Trường nhiễu có thể là điện trường hoặc từ trường. Các lớp bảo vệ bằng từ tính sử dụng vật liệu sắt từ như sắt. Các lớp bảo vệ

tĩnh điện sử dụng vật liệu dẫn điện không nhiễm từ như nhôm. Các vật liệu dẫn điện có đặc tính điện môi kém nên sẽ hấp thụ các nhiễu do điện trường tĩnh. Ngoài việc hấp thụ, nhiễu cũng sẽ giảm do sự phản xạ của điện trường khỏi lớp bảo vệ. Độ hấp thụ nhiễu tỷ lệ với độ dày của vật liệu. Sự phản xạ sẽ xảy ra khi có gián đoạn trở kháng đặc trưng giữa lớp bảo vệ và môi trường xung quanh lớp bảo vệ.

1.7.5. Nối đất

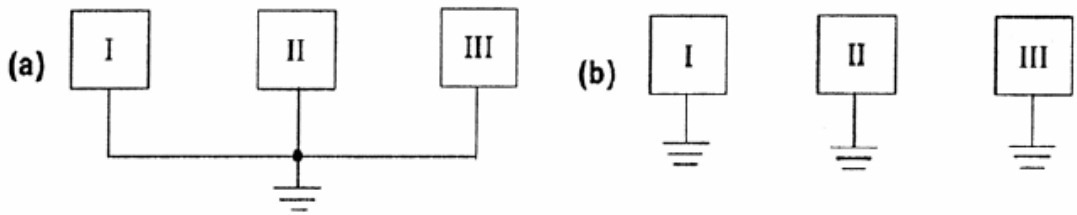
Có đường dẫn trở lại mức đất trên bảng mạch in, thường là đường mạch rộng và có điện trở rất thấp. Dây tín hiệu cần phải được đặt gần với đường nối đất để giảm ảnh hưởng điện cảm. Đường mức đất trên mạch bảng mạch sẽ được nối với đường đất hiệu dụng.

Mức đất, như mạch ở Hình 1.4, là không đúng, bởi vì điện áp được bộc lộ trên chiều dài Z_p do phần tử II sẽ được nối trở lại phần tử I. Ảnh hưởng sẽ xấu nếu phần tử I có độ nhạy cao, hoặc nếu phần tử II là thiết bị công suất lớn.



Hình 1.4 - Nối đất sai

Các cách nối đất như mạch ở Hình 1.5a và Hình 1.5b, là thích hợp, nhất là đối với tín hiệu có tần số trên 10MHz, nếu chú ý chọn để tránh việc hình thành các vòng đất.



Hình 1.5 - Nối đất đúng

1.8. SO SÁNH THIẾT BỊ ĐO TƯƠNG TỰ VÀ THIẾT BỊ ĐO SỐ.

Các thiết bị đo tương tự sử dụng độ lệch của kim chỉ thị do tương tác giữa dòng điện và từ trường, hoặc giữa hai từ trường. Đa số các bộ phận cơ cấu động đều có ma sát, nên có nhiều hạn chế (như giới hạn tần số cao, độ nhạy, sai số do quá tải) và các sai số. Trong các đồng hồ đo số, không liên quan đến sự làm lệch, số chỉ thị được đọc ở bộ hiển thị (hiển thị bằng tinh thể lỏng hay bằng LED), nên các đồng hồ đo số không có các sai số như của các đồng hồ đo tương tự. Các ưu điểm của thiết bị đo số so với các loại đồng hồ đo tương tự như sau. a) Ưu điểm của đồng hồ đo số so với đồng hồ đo tương tự.

1. Độ chính xác cao (thông dụng là 0,0005% hay 5ppm)
2. Độ rõ cao (khi số lượng đo được thể hiện bằng chữ số, nên sẽ không thay đổi giá trị của nó) (điển hình là 1ppm).
3. Độ phân giải tốt hơn (tình trạng không rõ ràng chỉ bị giới hạn nhiều nhất là một chữ số).
4. Không có sai số do thị sai.
5. Không có sai số do đọc. Không có sai số trong việc chuyển đổi số liệu đo.
6. Trở kháng vào rất cao (điển hình là 10M Ω và điện dung vào thấp là 40pF) và vì vậy sai số do quá tải không đáng kể.
7. Trở kháng vào hầu như không thay đổi trên tất cả các thang đo.

8. Sự định chuẩn từ các nguồn mẫu bên trong đồng hồ là hoàn toàn ổn định.

9. Không có sai số do dạng sóng tín hiệu.

10. Hiện thị cực tính tự động, có khả năng tự động chỉnh 0 và tự động chuyển thang đo. Các thang đo thay đổi theo các bậc thập phân thay vì thang đo, nên có số lượng thang đo ít hơn, khả năng mở rộng thang đo lớn hơn.

11. Có khả năng xử lý số đo bằng máy tính. Các số liệu đo có thể được lưu trữ và truy xuất bất kỳ lúc nào.

12. Có khả năng xử lý các tín hiệu đo ở dải tần số rộng hơn.

13. Thao tác đo đơn giản, chỉ cần ấn nút ấn để thiết lập lại tự động chính xác thiết bị đo cho các số liệu đo mới.

14. Có khả năng kết hợp nhiều thiết bị đo vào một thiết bị bằng kỹ thuật số. Có thể lập trình phép đo dễ dàng.

15. Thiết bị đo gọn và kết cấu chắc chắn hơn.

b) Các nhược điểm của đồng hồ đo số.

1. Cần phải có nguồn cung cấp do sử dụng các vi mạch (IC).

2. Các đại lượng thay đổi chậm, như khi nạp tụ không thể quan sát được. Các đồng hồ tương tự có thể quan sát các biến thiên như khi đo thử tụ điện phân.

3. Khi đo thử diode không thể thực hiện như cách thông thường, nên có bổ sung mạch chuyên dụng dành riêng cho mục đích đo thử diode ở một số đồng hồ đo số (tức chức năng đo mức sụt áp trên tiếp giáp pn).

4. Giá thành cao, nhưng giá thành sẽ giảm xuống theo sự phát triển của công nghệ chế tạo các IC mới. Vẫn còn nhiều tranh luận giữa các lợi thế của thiết bị đo tương tự so với các hiện thị số. Tuy nhiên, các ưu điểm của thiết bị đo số có phần được chú trọng hơn

các loại thiết bị đo tương tự, nên thiết bị đo số ngày càng trở nên thông dụng hơn, nhất là khi giá thành của thiết bị đo số giảm xuống. Trong các hệ thống đo rất phức tạp, cơ cấu đo tương tự chỉ thị kim có thể thể hiện bằng hình vẽ trên máy tính ngoài hiển thị số.

1.9. CHỌN KHOẢNG ĐO TỰ ĐỘNG VÀ ĐO TỰ ĐỘNG

Khoảng đo tự động sẽ định vị dấu chấm thập phân một cách tự động để nhận được độ phân giải tối ưu. Nếu số chỉ thị dưới 200, thiết bị đo số 3 ½ - chữ số sẽ tự động được chuyển mạch đến thang đo có độ nhạy cao hơn, còn nếu giá trị hiển thị cao hơn 1999, thì thang đo có độ nhạy ít hơn tiếp theo sẽ được chọn. Bộ đếm và bộ giải mã sẽ thay đổi vị trí dấu chấm thập phân khi yêu cầu khoảng đo tự động. Một đồng hồ đo tự động hoàn toàn chỉ cần tín hiệu cần đo có tại hai đầu vào của đồng hồ đo và điều chỉnh để đo thông số nào, còn sau đó toàn bộ các tiến trình đo (chính 0, chỉ thị cực tính, thang đo, hiển thị) sẽ được tiến hành tự động. Đối với các thiết bị đo hiện đại, xu hướng là kết hợp nhiều thiết bị đo vào một thiết bị. Ví dụ, Hệ thống giám sát thông tin có các thiết bị đo như sau:

- | | |
|----------------------------|--------------------------|
| 1. Máy tạo tín hiệu RF | 6. Đồng hồ đo độ nhạy |
| 2. Máy tạo tín hiệu AF | 7. Đồng hồ đo hệ số méo |
| 3. Đồng hồ đo công suất RF | dạng |
| 4. Voltmeter số | 8. Bộ đếm tần số |
| 5. Đồng hồ đo công suất AF | 9. Máy phân tích phổ |
| | 10. Máy hiện sóng nhớ số |

Bất kỳ thiết bị đo nào trong số các thiết bị đo trên có thể hình thành hoạt động theo lập trình. Chế độ làm việc đã được chọn, thiết bị đo sẽ được chọn, loại phép đo yêu cầu đã được lập trình theo lệnh, nên tín hiệu ra sẽ được hiển thị hay được in ra, toàn bộ

được điều khiển bằng bàn phím. Phép đo theo chương trình trên máy tính cũng được gọi là đo tự động.

1.10. ĐO TRONG MẠCH (ICT)

Việc đo thử trong mạch có thể đo thử IC mức độ nhỏ hay trung bình mà không cần tháo IC ra khỏi mạch. Điểm mấu chốt của ICT là giao diện BON. Các đầu kẹp là các đầu que đo ở bộ giao tiếp sẽ được bật để gắn được tải, nối chắc chắn đến điểm cần đo thử. Chương trình đo thử tự động sẽ cung cấp dữ liệu vào để đo thử linh kiện. Ví dụ, để đo thử một IC, bộ đo thử trong mạch sẽ truy xuất bảng trạng thái cho IC từ RAM của thiết bị đo thử tự động (ATE), và sẽ so sánh với dữ liệu ra của IC cần đo thử với bảng trạng thái chính xác.

1.11. KỸ THUẬT SỬ DỤNG THIẾT BỊ ĐO ĐIỆN TỬ

Phép đo cần phải được thực hiện một cách cẩn thận và sự thể hiện các số liệu đo phải phù hợp sau khi đã có tính toán đến các giới hạn về độ nhảy, độ chính xác và khả năng của thiết bị đo.

Đôi khi số đo có thể đúng nhưng nếu thể hiện kết quả sai, người ta có thể hiểu mạch đang tốt là có sai hỏng và ngược lại. Hơn nữa, việc sử dụng thiết bị đo sai có thể tạo ra các nguy hiểm cho sự an toàn của người đo và thiết bị đo. Các kỹ thuật đo sau đây cần phải tuân theo khi đo thử hay thực hiện các phép đo trong việc chẩn đoán hư hỏng, sửa chữa và bảo dưỡng các thiết bị điện tử.

1. Nối thiết bị đến nguồn điện lưới, tốt hơn hết là thông qua đầu nối ba chân, và thực hiện bật nguồn cho hệ thống theo trình tự sau: Các điểm quan trọng được chuyển mạch ON đầu tiên, tiếp theo là đóng [ON] nguồn cung cấp, sau đó đóng [ON] thiết bị đo, và cuối cùng đóng nguồn cung cấp cho mạch cần đo thử. Khi tắt (chuyển mạch sang OFF), thì trình tự là ngược lại, thì trình tự phải được thực hiện ngược lại: trước tiên tắt nguồn cung cấp cho mạch

cần đo, tiếp theo là tắt thiết bị đo, sau đó tắt nguồn cung cấp và cuối cùng là ngắt điện lưới. Điều này sẽ bảo vệ thiết bị đo và thiết bị cần đo khỏi các xung quá độ. Không hàn hay tháo mối hàn linh kiện khi nguồn cung cấp đang bật.

2. Bất kỳ lúc nào cũng phải tắt thiết bị đo còn nếu thiết bị đo được chuyển mạch sang đóng [on] ngay sau đó thì cần phải có khoảng thời gian đáng kể để cho phép các tụ trong thiết bị xả.

3. Các thiết bị đo thử cần phải được nối đất một cách hiệu quả để giảm thiểu các biến thiên của nhiễu.

4. Chọn thang đo phù hợp theo tham số cần đo, tùy theo giá trị đo yêu cầu. Nếu không biết giá trị đo yêu cầu, thì hãy chọn thang đo cao nhất và sau đó giảm dần thang đo cho phù hợp, để tránh cho thiết bị đo bị quá tải và bị hư hỏng. Thang đo được chọn cuối cùng sẽ cho kết quả đo gần với độ lệch lớn nhất có thể có đối với phép đo điện áp và dòng điện, và gần mức trung bình đối với phép đo điện trở, để có độ chính xác tối ưu đối với hệ thống đo.

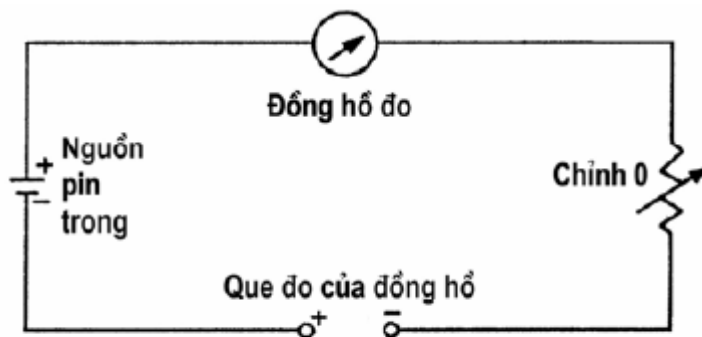
5. Khi giá trị đo bằng 0, thì đồng hồ đo cần phải chỉ thị bằng 0, nếu không thì cần phải được chỉnh 0 phù hợp.

6. Không sử dụng các đầu đo có kích thước lớn vì chúng có thể gây ngắn mạch. Các đầu que đo cần phải nhọn nhất nếu có thể được.

7. Điểm quan trọng là kết nối phép đo tại các điểm đo thử: các hãng chế tạo thiết bị thường quy định các điểm đo thử tại các vị trí thuận tiện trên bảng mạch in. Điện trở, mức điện áp dc , mức điện áp tín hiệu và các dạng sóng của tín hiệu sẽ được quy định cho mỗi điểm đo thử. (điểm đo thử thường là chốt lắp đứng trên bảng mạch in). Các điểm đo thử có các mạch đệm tốt nhất để tránh nguy hiểm quá tải cho mạch cần đo. Các điểm đo thử được thiết kế bởi các

nhà chuyên môn có kinh nghiệm, khi cần khảo sát thiết bị, không được bỏ qua các điểm đo thử trong quá trình sửa chữa.

8. Thông thường các đầu que đo mang dấu dương và âm đối với các phép đo điện áp và dòng điện trong mạch. Nguồn pin bên trong đồng hồ đo sẽ có cực tính ngược lại, tức là đầu que đo âm của nguồn pin trong đồng hồ đo sẽ được nối đầu que được đánh dấu dương (que đo màu đen) và ngược lại, như thể hiện ở Hình 1.6. Thực tế này cần phải nhớ khi đo thử các diode, các tụ điện phân, các transistor và các vi mạch.



Hình 1.6 - Cực tính của nguồn pin và cực tính ghi trên que đo đồng hồ

9. Nếu các điểm đo thử là không cho trước, hoặc nếu các phép đo là được thực hiện tại các điểm khác nhau, thì cần phải chú ý các điểm như sau: a) Khi đo các điện áp *dc*, phép đo cần phải được thực hiện ngay tại các linh kiện thực tế, và đối với vi mạch đo trực tiếp trên các chân. b) Sử dụng đầu kẹp đo thử IC để thực hiện các phép đo trên các chân của IC. c) Khi cần đo tín hiệu trên mạch in trong bảng mạch, nên kẹp đầu đo trên chân của cấu kiện điện tử được nối với đường mạch in. d) Khi thực hiện các phép đo trên bảng mạch, cần phải đảm bảo rằng các IC không bị điện tích tĩnh do thiết bị đo. e) Khi kiểm tra hở mạch, hãy tháo một đầu của cấu kiện điện tử rồi thực hiện phép đo. Nếu cấu kiện không được tháo một đầu, thì các cấu kiện khác mắc song song với cấu kiện nghi ngờ sẽ chỉ thị không đáng tin cậy. Có thể kiểm tra cấu kiện nghi

ngờ bằng cầu đo. . . Khi tháo mối hàn ra khỏi bảng mạch in là khó khăn thì có thể cắt đường mạch in liên quan, do dễ dàng hàn lại vết cắt hơn so với việc tháo mối hàn cấu kiện để đo rồi hàn lại, nhưng khi hàn lại vết cắt, cần đề phòng mối hàn bị nứt không xảy ra.

f) Việc tháo và hàn IC là một quá trình khá phức tạp cần phải hết sức cẩn thận. Cần phải tháo mối hàn cho IC để đo thử chỉ khi xác minh chắc chắn các phép đo trên bảng mạch cho thấy IC đã thực sự hỏng.

10. Cần phải tuân theo các lưu ý về an toàn để đảm bảo an toàn cho người đo và thiết bị đo. 11. Cần phải tuân theo các chỉ dẫn từ hướng dẫn sử dụng thiết bị đo thử, cũng như trình tự đo thử. 12. Cần phải nghiên cứu kỹ cách vận hành thiết bị đo để thực hiện phép đo và cần phải tuân theo tất cả các điểm lưu ý đã được đề cập.

CÂU HỎI VÀ BÀI TẬP

1. Thế nào là phương pháp đo trực tiếp (khái niệm, biểu thức, ví dụ)?
2. Thế nào là phương pháp đo gián tiếp (khái niệm, biểu thức, ví dụ)?
3. Thế nào là phương pháp đo tương quan (khái niệm, đặc điểm, ví dụ)?
4. Nêu một số phương pháp đo khác?
5. Định nghĩa thiết bị đo?
6. Nêu tên các thiết bị đo đơn giản?
7. Nêu tên các thiết bị đo phức tạp?
8. Nêu định nghĩa mẫu và chuẩn? Chúng thuộc thiết bị đo đơn giản hay phức tạp?

9. Nêu định nghĩa thiết bị chuyển đổi đo lường? Nó thuộc thiết bị đo đơn giản hay phức tạp?
10. Nêu định nghĩa thiết bị so sánh? Nó thuộc thiết bị đo đơn giản hay phức tạp?
11. Nêu định nghĩa dụng cụ đo? Nó thuộc thiết bị đo đơn giản hay phức tạp?
12. Nêu tên ít nhất 3 đặc tính cơ bản của thiết bị đo?
13. Nêu định nghĩa độ nhạy của thiết bị đo, biểu thức độ nhạy?
14. Nêu định nghĩa hàm biến đổi của thiết bị đo?
15. Nêu định nghĩa phạm vi đo của thiết bị đo?
16. Nêu định nghĩa phạm vi chỉ thị của thiết bị đo?
17. Nêu định nghĩa độ phân giải của thiết bị đo?

CHƯƠNG 2 – ĐÁNH GIÁ SAI SỐ ĐO LƯỜNG

2.1. KHÁI NIỆM VỀ SAI SỐ

Đo lường là sự so sánh đại lượng chưa biết (đại lượng đo) với đại lượng được chuẩn hóa (đại lượng mẫu hoặc đại lượng chuẩn). Quá trình so sánh như vậy bao giờ cũng có sai lệch. Trong thực tế khó xác định trị số thực các đại lượng đo. Vì vậy trị số được đo cho bởi thiết bị đo được gọi là trị số tin cậy được (expected value). Bất kỳ đại lượng nào cũng bị ảnh hưởng nhiều thông số. Do đó kết quả đo ít khi phản ánh đúng trị số tin cậy được. Cho nên có nhiều hệ số (factor) ảnh hưởng trong đo lường liên quan đến thiết bị đo. Ngoài ra có những hệ số khác liên quan đến con người sử dụng thiết bị đo. Như vậy độ chính xác của thiết bị đo được diễn tả dưới hình thức sai số

Khái niệm sai số: là độ chênh lệch giữa kết quả đo và giá trị thực của đại lượng đo. Nó phụ thuộc vào nhiều yếu tố như: thiết bị đo, phương thức đo, người đo... Sai số cũng có ý nghĩa quan trọng không kém gì kết quả đo, cho phép đánh giá được độ tin cậy của kết quả đo.

2.2. NGUYÊN NHÂN GÂY SAI SỐ

Các nguyên nhân gây sai số gồm:

- **Nguyên nhân khách quan:** do dụng cụ đo không hoàn hảo, hay là có một phần khuyết điểm hoặc hư hỏng, đại lượng đo bị can nhiễu nên không hoàn toàn được ổn định, điều kiện môi trường không tiêu chuẩn tác động lên thiết bị, lên đối tượng đo hay người đo ...

- **Nguyên nhân chủ quan:** là sai lầm của người đo, như đọc kết quả đo sai, do thiếu thành thạo trong thao tác, phương pháp tiến hành đo không hợp lí,...

* *Các nguồn sai số:* Thiết bị đo không đo được trị số chính xác vì những lý do sau:

- Không nắm vững những thông số đo và điều kiện thiết kế.
- Thiết kế nhiều khuyết điểm.
- Thiết bị đo không ổn định sự hoạt động.
- Bảo trì thiết bị đo kém.
- Do người vận hành thiết bị đo không đúng.
- Do những giới hạn của thiết kế.

2.3. PHÂN LOẠI SAI SỐ

Có nhiều cách phân loại sai số khác nhau: phân loại theo nguồn gốc, nguyên nhân...

2.3.1. Phân loại sai số theo nguồn gốc gây ra sai số

+ **Sai số thô:** Các sai số thô có thể quy cho giới hạn của các thiết bị đo hoặc là các sai số do người đo:

- **Sai lầm (*Gross error*):** một cách tổng quát sai số này do lỗi lầm của người sử dụng thiết bị đo như việc đọc sai kết quả, hoặc ghi sai, hoặc sử dụng sai không đúng theo qui trình hoạt động...
- **Sai số giới hạn của thiết bị đo.** Ví dụ như ảnh hưởng quá tải gây ra bởi một voltmeter có độ nhạy kém. Voltmeter như vậy sẽ rẽ dòng đáng kể từ mạch cần đo và vì vậy sẽ tự làm giảm mức điện áp chính xác...

+ **Sai số hệ thống (Systematic error):** Sai số do những yếu tố thường xuyên hay các yếu tố có quy luật tác động, nó làm cho sai số của lần đo nào cũng giống nhau hoặc thay đổi theo quy luật, Nguyên nhân thường do tính không hoàn hảo của thiết bị, do điều kiện môi trường tác động...

Sai số do thiết bị đo: Các phần tử của thiết bị đo có sai số do công nghệ chế tạo, sự lão hóa do sử dụng... Để làm giảm sai số này bằng cách bảo trì định kỳ cho thiết bị đo.

Sai số do ảnh hưởng điều kiện môi trường: cụ thể như nhiệt độ tăng cao, áp suất tăng, độ ẩm tăng, cường độ điện trường hoặc từ trường ngoài tăng đều ảnh hưởng đến sai số của thiết bị đo lường. Giảm sai số này bằng cách giữ sao cho điều kiện môi trường ít thay đổi hoặc bổ chính (compensation) đối với nhiệt độ và độ ẩm. Và dùng biện pháp bảo vệ chống ảnh hưởng tĩnh điện và từ trường nhiễu. Sai số hệ thống đều có ảnh hưởng khác nhau. Ở trạng thái tĩnh và trạng thái động:

Ở trạng thái tĩnh sai số hệ thống phụ thuộc vào giới hạn của thiết bị đo hoặc do qui luật vật lý chi phối sự hoạt động của nó.

Ở trạng thái động sai số hệ thống do sự không đáp ứng theo tốc độ thay đổi nhanh theo đại lượng đo.

Đối với sai số hệ thống: xử lý bằng cách cộng đại số giá trị của sai số hệ thống vào kết quả đo, hoặc hiệu chỉnh lại máy móc, thiết bị đo với máy mẫu

+ **Sai số ngẫu nhiên (Random error):** Là sai số do các yếu tố bất thường không tuân theo quy luật tác động nào. Tuy đã thực hiện đo trong cùng điều kiện và tính cẩn thận như nhau nhưng do nhiều yếu tố bất thường mà sinh ra các kết quả đo khác nhau khi thực hiện phép đo nhiều lần cùng một đại lượng đo. Sự nảy sinh

sai số ngẫu nhiên do nhiều nguyên nhân khách quan tác động lên đối tượng đo, thiết bị đo, người đo ...

Ví dụ: giả sử điện áp được đo bởi một vôn kế được đọc cách khoảng 1 phút. Mặc dù vôn kế hoạt động trong điều kiện môi trường không thay đổi và được chuẩn hóa trước khi đo và đại lượng điện áp đó xem như không thay đổi. Khi đó trị số đọc của vôn kế có thay đổi chút ít. Sự thay đổi này không được hiệu chỉnh bởi bất kỳ phương pháp định chuẩn nào khác, vì do sai số ngẫu nhiên gây ra.

+**Sai số giới hạn (Limiting Error)** là sai số tương đối khi kết quả đo ở vị trí lệch toàn thang:

$$\delta_M = \left| \frac{\Delta X_{\max}}{X_{\max}} \right| \cdot 100 \quad [\%], \quad X_{\max}: \text{ giá trị toàn thang.}$$

Khi kết quả đo ở vị trí thang đo nhỏ hơn vị trí lệch toàn thang thì sai số tương đối tăng lên. Như vậy một yếu tố quan trọng khi đo lường là kết quả đo càng gần vị trí toàn thang càng tốt.

Ví dụ: Dùng vôn mét thang đo 300V, cấp chính xác 2%, tính sai số tương đối khi đo điện áp 120V?

2.3.2. Phân loại theo sự phụ thuộc của sai số vào đại lượng đo

- Sai số điểm 0 (sai số cộng) là sai số không phụ thuộc vào giá trị đại lượng đo.

- Sai số độ nhạy (sai số nhân) là sai số phụ thuộc vào giá trị đại lượng đo

2.3.3. Phân loại theo vị trí sinh ra sai số

- Sai số phương pháp là sai số do phương pháp đo không hoàn hảo

- Sai số phương tiện đo là sai số do phương tiện đo không hoàn hảo. Gồm: sai số hệ thống, sai số ngẫu nhiên, sai số điểm 0, sai số độ nhạy, sai số cơ bản, sai số phụ, sai số động, sai số tĩnh.

- Sai số cơ bản của phương tiện đo là sai số của phương tiện đo khi sử dụng trong điều kiện tiêu chuẩn

- Sai số phụ của phương tiện đo là sai số sinh ra khi sử dụng phương tiện đo ở điều kiện không tiêu chuẩn

- Sai số tĩnh là sai số của phương tiện đo khi đại lượng đo không biến đổi theo thời gian

- Sai số động là sai số của phương tiện đo khi đại lượng đo biến đổi theo thời gian

2.4. BIỂU THỨC BIỂU DIỄN SAI SỐ

- **Sai số tuyệt đối:** là hiệu giữa kết quả đo được với giá trị thực của đại lượng đo

$$\Delta X = X_{do} - X_t$$

- **Sai số tương đối chân thực:** là giá trị tuyệt đối của tỉ số giữa sai số tuyệt đối và

giá trị thực của đại lượng đo

$$\delta = \left| \frac{\Delta X}{X_t} \right| \cdot 100 \quad [\%]$$

- **Sai số tương đối danh định:**

$$\delta_d = \left| \frac{\Delta X}{X_d} \right| \cdot 100 \quad [\%]$$

- **Sai số tương đối qui đổi:** là giá trị tuyệt đối của tỷ số giữa sai số tuyệt đối và giá trị định mức của thang đo.

$$\delta_q = \left| \frac{\Delta X}{X_{dm}} \right| \cdot 100 \quad [\%]$$

Trong đó: $X_{dm} = X_{max} - X_{min}$: giá trị định mức của thang đo.

Nếu giá trị thang đo: $0 \div X_{max}$ thì $X_{dm} = X_{max}$ (giá trị toàn thang - full-scale)

+ **Độ chính xác (Accurate)** : Mức độ gần giá trị thực của đại lượng đo và giá trị đo được:

$$A = 1 - \left| \frac{X_t - X_{do}}{X_t} \right| \cdot 100 \text{ [%]}$$

+ **Độ chính tương đối**: $a = 100 - \left| \frac{X_t - X_{do}}{X_t} \right| \cdot 100 = 100 - \delta$

Ví dụ: điện áp 2 đầu điện trở có trị số *tin cậy* được là 50V. Dùng vôn kế đo được 49 V.

Như vậy sai số tuyệt đối: $\Delta U = 1V$

Sai số tương đối: $\delta_{ct} = \frac{1V}{50V} \times 100\% = 2\%$

Độ chính xác: $A = 1 - 0,02 = 0,98$; $a = 98\% = 100\% - 2\%$

+ **Độ rõ (Precision)**: Đánh giá mức độ giống nhau của mỗi kết quả đo với nhiều kết quả đo khác của một đại lượng đo duy nhất với cùng máy đo và điều kiện đo:

$$P_i = 1 - \left| \frac{X_i - \bar{X}_n}{\bar{X}_n} \right|$$

\bar{X}_n : trị số trung bình của n lần đo, X_i - kết quả của lần đo thứ i.

Ví dụ: $X_5 = 97$ – Kết quả đo của lần đo thứ 5

$\bar{X}_n = 101,1$ - trị số trung bình của 10 lần đo

Tính chính xác của kết quả đo X_i là : $1 - \left| \frac{97 - 101,1}{101,1} \right| = 0,96 \Rightarrow 96\%$

2.5. PHÂN TÍCH THÔNG KÊ ĐO LƯỜNG

Ứng dụng các hàm phân bố ngẫu nhiên để đánh giá sai số ngẫu nhiên.

Thông thường sai số ngẫu nhiên do một số lớn những tác động nhỏ ảnh hưởng, và thường được tính toán trong đo lường có độ chính xác cao. Đối với sai số ngẫu nhiên thì không xử lý được, chỉ có thể định lượng được giá trị sai số ngẫu nhiên bằng lý thuyết xác suất và thống kê.

Với sai số của mỗi lần đo riêng biệt, sau khi đã loại bỏ sai số hệ thống thì nó hoàn toàn có tính chất của một sự kiện ngẫu nhiên. Kết quả của lần đo này không phụ thuộc gì với kết quả đo của các lần khác, và **suất** hiện hoàn toàn ngẫu nhiên. Tuy nhiên muốn áp dụng xác suất thống kê để nghiên cứu đánh giá, tính toán các sai số ngẫu nhiên, thì cần thực hiện các điều kiện sau:

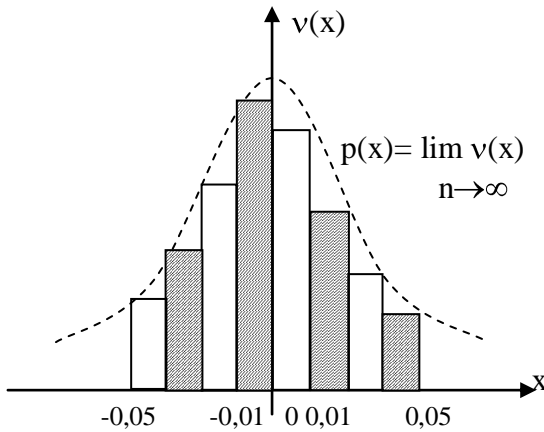
- Tất cả các lần đo để phải tiến hành với các độ chính xác như nhau: Nghĩa là không những cùng đo ở một máy, trong cùng điều kiện, mà với cả sự thận trọng, chu đáo như nhau. Sai số hệ thống phải nhỏ hơn so với sai số ngẫu nhiên.

- Phải đo nhiều lần, phép tính xác suất chỉ đúng khi có một số nhiều các sự kiện.

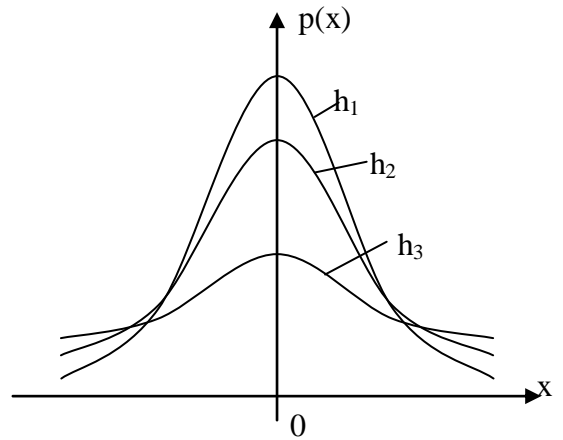
2.5.1. Hàm phân bố chuẩn sai số

Để đánh giá sai số ngẫu nhiên ta cần biến sự kiện suất hiện sai số này thành một sự kiện ngẫu nhiên tuân theo một số hàm phân bố xác suất nào đó.

Giả sử đo đại lượng X không đổi nhiều lần độc lập với điều kiện đo giống nhau. Với số lần đo là n thu được n kết quả hoàn toàn ngẫu nhiên $a_1, a_2, a_3, \dots, a_n$, và sai số tuyệt đối tương ứng $x_1, x_2, x_3, \dots, x_n$ ($x_i = a_i - X$ ($i=1 \dots n$)).



Hình 2.1 - Biểu đồ tần suất xuất hiện sai số.



Hình 2.2 - Hàm phân bố tiêu chuẩn sai số.

Sắp xếp các sai số theo giá trị độ lớn thành từng nhóm riêng biệt. Giả sử có n_1 sai số có trị số từ $0 \div 0,01$; n_2 sai số có trị số từ $0,01 \div 0,02$; ... Tần suất xuất hiện mỗi nhóm sai số này tương ứng là $v_1 = n_1/n$, $v_2 = n_2/n$... Như vậy ta vẽ được biểu đồ phân bố tần suất xuất hiện số theo độ lớn sai số là $v = v(x)$ như Hình 2.1. Nếu tiến hành rất nhiều lần đo hay số lần đo $n \rightarrow \infty$, thì giản đồ $v = v(x)$ tiến tới đường cong trung bình $p(x)$ như hình vẽ. Hàm số $p(x)$ là hàm phân bố tiêu chuẩn sai số vì nó biểu thị theo quy luật phân bố tiêu chuẩn và nó có dạng hàm Gauss. Trong phần lớn các trường hợp sai số đo lường điện tử thì thực tế đều thích hợp với quy luật này. Biểu thức của $p(x)$ như sau:

$$p(x) = \frac{h}{\sqrt{\pi}} e^{-h^2 x^2}$$

Trong đó h là *tham số phẩm chất* (thông số đo chính xác), Hình 2.2 biểu diễn một số dạng đường cong $p(x)$ với các tham số h khác nhau, h càng lớn thì đường cong càng hẹp và nhọn, có nghĩa là xác suất các sai số có trị số bé lớn hơn. Thiết bị nào ứng với đường cong có h lớn thì có độ chính xác cao hơn.

2.5.2. Hệ quả của hàm phân bố chuẩn sai số

Từ hàm phân bố sai số rút ra các kết luận như sau:

- Xác suất xuất hiện các sai số không phụ thuộc vào dấu:

$$p(x_i) = p(-x_i).$$

- Sai số có trị số càng bé thì xác suất xuất hiện càng lớn: nếu $|x_1| < |x_2|$ thì $p(x_1) > p(x_2)$.

- Giá trị trung bình của tất cả các sai số ngẫu nhiên khi $n \rightarrow \infty$ bằng 0.

+ **Biểu thức vi phân của hàm phân bố sai số:**

Số lượng các sai số có giá trị nằm trong khoảng dx giữa x và $x+dx$ là $dn = p(x) \cdot n \cdot dx$. Vậy xác suất xuất hiện các sai số có giá trị nằm trong khoảng $x \div x+dx$ là:

$$dp = \frac{dn}{n} = p(x)dx = \frac{h}{\sqrt{\pi}} e^{-h^2 x^2} dx - \text{Biểu thức vi phân hàm phân bố sai số.}$$

+ **Biểu thức tích phân của hàm phân bố sai số**

- Xác suất xuất hiện sai số trong khoảng $x_1 \div x_2$ được tính như sau:

$$P(x_1 < x < x_2) = \int_{x_1}^{x_2} dp = \frac{h}{\sqrt{\pi}} \int_{x_1}^{x_2} e^{-h^2 x^2} dx$$

- Xác suất xuất hiện các sai số không vượt quá trị số $x_i > 0$ nào đó là:

$$P(|x| < x_i) = \int_{-x_i}^{x_i} dp = \frac{h}{\sqrt{\pi}} \int_{-x_i}^{x_i} e^{-h^2 x^2} dx = \frac{2h}{\sqrt{\pi}} \int_0^{x_i} e^{-h^2 x^2} dx$$

$$P(|x| < x_i) = \frac{2h}{\sqrt{\pi}} \int_0^{x_i} e^{-h^2 x^2} dx$$

(Biểu thức này được sử dụng để đánh giá độ tin cậy của kết quả đo)

- Xác suất xuất hiện sai số trong khoảng $-\infty \div \infty$ bằng 1 do đó ta có:

$$P(-\infty < x < \infty) = 1$$

- Như vậy $P(|x| > x_i) = 1 - P(|x| < x_i)$.

2.5.3. Chuẩn hóa hàm phân bố sai số

Như ta đã biết xác suất xuất hiện các sai số có giá trị không vượt qua trị số $x_i > 0$ nào đó là: $P(|x| < x_i) = \frac{2h}{\sqrt{\pi}} \int_0^{x_i} e^{-h^2 x^2} dx$ - biểu thức dưới dấu tích phân không có nguyên hàm, và hàm tích phân phụ thuộc vào 2 tham số h và x_i , để thuận tiện cho tính toán ta loại bỏ bớt tham số h bằng cách thực hiện chuẩn hóa hàm phân bố như sau:

Thay $x = \frac{t}{h\sqrt{2}}$ vào biểu thức tích phân ta được:

$$P(|x| < x_i) = P(|t| < t_i) = \frac{2h}{\sqrt{\pi}} \int_0^{t_i} e^{-t^2/2} \frac{1}{h\sqrt{2}} dt = \frac{\sqrt{2}}{\sqrt{\pi}} \int_0^{t_i} e^{-t^2/2} dt$$

(trong đó $t_i = x_i h\sqrt{2}$ - được gọi là hệ số phân bố)

Đặt $\phi(t_i) = \frac{\sqrt{2}}{\sqrt{\pi}} \int_0^{t_i} e^{-t^2/2} dt$ - Hàm mật độ Laplace.

Ý nghĩa: Như vậy nếu biết được sự phân bố sai số, ta có thể tính được xác suất xuất hiện những lần đo có sai số mà trị số của nó lớn hơn hay bé hơn một giá trị sai số nào đó cho trước. Điều này có ý nghĩa thực tế là ở kết quả đo ta cần lấy giới hạn của trị số sai số phải bằng bao nhiêu thì đảm bảo chính xác với độ tin cậy nào đó.

Bảng 2.1 – Bảng giá trị của hàm Laplace

Chương 2 – Đánh giá sai số đo lường

$\Phi(t)$	t	$\Phi(t)$	t
0,50	0,675	0,992	2,652
0,60	0,842	0,993	2,697
0,70	1,036	0,994	2,748
0,75	1,150	0,995	2,807
0,80	1,282	0,996	2,878
0,85	1,440	0,997	2,968
0,90	1,645	0,998	3,090
0,95	1,960	0,999	3,291
0,96	2,054	0,9995	3,481
0,97	2,170	0,9999	3,801
0,98	2,326	0,99999	4,417
0,99	2,576	0,999999	4,892
0,991	2,612	0,9999999	5,327

2.5.4. Các đặc số phân bố ứng dụng trong đo lường

a. Sai số trung bình bình phương

Giả sử đo nhiều lần một đại lượng X, kết quả nhận được ở n lần đo tương ứng là a_1, a_2, \dots, a_n và các sai số tương ứng là x_1, x_2, \dots, x_n .

Xác suất xuất hiện sai số tại giá trị x_i và lân cận của nó là:

$$dp_i = \frac{h}{\sqrt{\pi}} e^{-h^2 x_i^2} dx_i$$

Xác suất xuất hiện của cả n lần đo đó coi như là xác suất của một sự kiện phức hợp, theo lý thuyết xác suất tính bằng tích số của các xác suất của các sự kiện độc lập riêng rẽ:

$$P_{ph} = dp_1 dp_2 \dots dp_n = \left(\frac{h}{\sqrt{\pi}} \right)^n e^{-h^2 (x_1^2 + x_2^2 + \dots + x_n^2)} dx_1 dx_2 \dots dx_n$$

Tìm điều kiện cực trị của hàm P_{ph} , (coi h là tham số biến số).

$$\frac{dP_{ph}}{dh} = 0 \Leftrightarrow n - 2h^2 \sum_{i=1}^n x_i^2 = 0$$

Do đó $\frac{1}{h\sqrt{2}} = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}} = \sigma$ - Gọi là sai số trung bình bình phương.

Hàm phân bố tiêu chuẩn các sai số trở thành

$$p(x) = \frac{1}{\sigma\sqrt{2\pi}} e^{-x^2/2\sigma^2}.$$

Ta có $x = \frac{t}{h\sqrt{2}} = t\sigma$, vậy sai số tuyệt đối có thể viết là $x_i = t_i\sigma$ và kết quả đo có thể viết là $\mathbf{X} = \mathbf{a}_i \pm \mathbf{t}_i\sigma$.

Nếu chọn $x_i = \sigma$ hay $t_i = 1$ thì độ tin cậy của kết quả đo là:

$$P(|x| < \sigma) = \phi(t_i) = \phi(1) = \frac{\sqrt{2}}{\sqrt{\pi}} \int_0^1 e^{-t^2/2} dt = 0,683 - \text{độ tin cậy chưa cao.}$$

Nếu chọn $x_i = 3\sigma$ hay $t_i = 3$ thì độ tin cậy của kết quả đo là:

$$P(|x| < 3\sigma) = \phi(t_i) = \phi(3) = \frac{\sqrt{2}}{\sqrt{\pi}} \int_0^3 e^{-t^2/2} dt = 0,997 - \text{độ tin cậy cao.}$$

Có nghĩa là trong số 1000 lần đo một đại lượng nào đó thì có khoảng 3 lần đó có sai số vượt quá 3σ . Người ta gọi $M=3\sigma$ là sai số cực đại.

Tóm lại : - Giá trị trung bình bình phương:

$$\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}}$$

- Sai số cực đại: $M=3\sigma$.

b. Trị số trung bình cộng

Gọi X là giá trị thực của đại lượng đo, ta có sai số tuyệt đối của mỗi kết quả đo là: $x_i = a_i - X$ ($i=1..n$).

Thực tế không xác định được x_i , nên X cũng không xác định được mà chỉ xác định một kết quả đo gần đúng với giá trị thực tế nhất, gọi giá trị này là a_{tb} thì nó phải là giá trị có xác suất xuất hiện lớn nhất, cần tìm giá trị này.

Để a_{tb} có xác suất lớn nhất thì tất cả các sai số x_1, x_2, \dots, x_n cũng phải có xác suất lớn nhất, vậy $\sum_{i=1}^n x_i^2$ phải cực tiểu. Vì a_{tb} gần với trị số thực X nên có thể thay a_{tb} cho X trong biểu thức tính x_i .

$$f = \sum_{i=1}^n x_i^2 = \sum_{i=1}^n (a_i - a_{tb})^2$$

$$\text{Để } \sum_{i=1}^n x_i^2 \text{ cực tiểu thì } \frac{df}{da_{tb}} = -2 \sum_{i=1}^n (a_i - a_{tb}) = 0 \Leftrightarrow a_{tb} = \frac{a_1 + a_2 + \dots + a_n}{n}$$

Trị số trung bình cộng.

Như vậy a_{tb} có trị số bằng trung bình cộng của tất cả các lần đo, nó là trị số có xác suất lớn nhất, tức là gần trị số thực nhất khi tiến hành đo nhiều lần một đại lượng cần đo X.

Nếu lấy a_{tb} làm kết quả đo, thì xác định độ chính xác và độ tin cậy của kết quả này như thế nào?

Xác suất của các sai số có trị số không vượt qua một giá trị μ cho trước là:

$$P(|a_{tb} - X| < \mu) = \phi(t_i) = \frac{\sqrt{2}}{\sqrt{\pi}} \int_0^{t_i} e^{-t^2/2} dt, \text{ trong đó } t_i = \frac{\mu}{\sigma_{a_{tb}}}$$

Như vậy nếu cho trước độ tin cậy, có nghĩa là biết xác suất $P(|a_{tb}-X|<\mu)$, từ đó tra bảng xác định được t_i và suy ra sai số phải lựa chọn là $\mu=t_i\sigma_{atb}$ để kết quả đo đảm bảo độ tin cậy đã cho. Khoảng tin cậy là: $(a_{tb}-\mu, a_{tb}+\mu)$.

Sự kiện lấy a_{tb} là kết quả đo có thể coi như là một sự kiện phức hợp X_{tb} được xác định từ các sự kiện xuất hiện kết quả đo a_i là X_i :

$$X_{tb} = \frac{X_1 + X_2 + \dots + X_n}{n}$$

Theo lý thuyết xác suất thông kê ta có thể tính sai số trung bình bình phương (phương sai) của sự kiện X_{tb} theo công thức sau:

$$\sigma_{a_{tb}} = \frac{\sigma}{\sqrt{n}}$$

c. Sai số dư

Trên thực tế tính toán, vì không biết X nên ta không biết được các sai số x_i , ta chỉ có thể tính được sai số tuyệt đối giữa các lần đo so với a_{tb} , và gọi đó là sai số dư. Sai số dư của kết đo thứ i là:

$$\varepsilon_i = a_i - a_{tb} \quad (i=2..n)$$

$$\text{Ta có : } \sum_{i=1}^n \varepsilon_i = \sum_{i=1}^n a_i - na_{tb} = 0.$$

$$\text{Mặt khác } \varepsilon_i = X + x_i - a_{tb} = x_i - \frac{\sum_{i=1}^n x_i}{n}$$

$$\text{Nhu vậy : } \sum_{i=1}^n \varepsilon_i^2 = \sum_{i=1}^n x_i^2 - \frac{\left(\sum_{i=1}^n x_i\right)^2}{n}$$

Khai triển $\left(\sum_{i=1}^n x_i\right)^2$ ta được:

$$\left(\sum_{i=1}^n x_i\right)^2 = \sum_{i=1}^n x_i^2 + 2\sum_{i \neq j} x_i x_j$$

Theo quy luật phân bố chuẩn, các sai số có trị số tuyệt đối bằng nhau nhưng trái dấu thì có xác suất như nhau. Như vậy nếu tiến hành đo một số lần đủ lớn thì các sai số ấy sẽ từng đôi một triệt tiêu nhau: $\sum_{i \neq j} x_i x_j \rightarrow 0$ do đó:

$$\left(\sum_{i=1}^n x_i\right)^2 = \sum_{i=1}^n x_i^2 \text{ thay kết quả này vào biểu thức trên ta có:}$$

$$\sum_{i=1}^n \varepsilon_i^2 = \sum_{i=1}^n x_i^2 - \frac{\left(\sum_{i=1}^n x_i\right)^2}{n} = \frac{n-1}{n} \sum_{i=1}^n x_i^2$$

Như vậy sai số trung bình bình phương có thể tính theo sai số dư như sau:

$$\sigma = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}}$$

2.5.5. Ứng dụng các đặc số phân bố để xác định kết quả đo từ nhiều lần đo

Giả sử đo n lần một đại lượng X với kết quả tương ứng là $\mathbf{a}_1, \mathbf{a}_2, \dots, \mathbf{a}_n$ đã được loại trừ sai số hệ thống, xác định kết quả đo với độ tin cậy là \mathbf{P}_{tc} , nghĩa là xác định kết quả đo và sai số tuyệt đối tương ứng sao cho xác suất xuất hiện các sai số nhỏ hơn sai số đã chọn không vượt quá \mathbf{P}_{tc} .

Dựa vào các kết quả các đặc số ở trên, ta có thể thực hiện xử lý kết quả đo từ nhiều lần đo theo các bước như sau:

Bước 1: Lập bảng ghi **n** kết quả đo đã nhận được:

i	a_i	ε_i	ε_i²
1	a ₁	ε ₁	ε ₁ ²
2	a ₂	ε ₂	ε ₂ ²
...
n	a _n	ε _n	ε _n ²

Bước 2: Tính giá trị trung bình:

$$a_{tb} = \frac{a_1 + a_2 + \dots + a_n}{n}$$

Bước 3: Tính sai số dư và điền vào bảng trên:

$$\varepsilon_i = a_i - a_{tb} \quad (i=2..n)$$

Kiểm tra sai số tính toán: Kiểm tra xem $\sum_{i=1}^n \varepsilon_i = 0$ có đúng không, nếu không đúng kiểm tra lại các tính toán từ bước 2.

Bước 4: Tính sai số trung bình bình phương:

$$\sigma = \begin{cases} \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}} & (n < 30) \\ \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n}} & (n \geq 30) \end{cases}$$

Bước 5: Chọn hệ số phân bố t_i : Từ độ tin cậy **P_{tc}** và số lần đo **n** tra bảng phân bố laplace xác định được hệ số phân bố t_i . Tuy nhiên thông thường nếu số lần đo nhỏ ($1 < n < 11$) thì thường dùng phân bố student để xử lý kết quả, và t_i được tra từ bảng phân bố Student. Bảng phân bố Laplace và Student có thể xem trong phần phụ lục.

Chương 2 – Đánh giá sai số đo lường

Ví dụ: Khi $P_{tc}=0,997$ thì bảng phân bố của t_i thay đổi theo số lần đo như sau:

n	5	6	7	10	15	20	∞
t_i	5,2	4,6	4,2	3,6	3,2	3,1	3

($P_{tc}=0,997, n=7$) tra bảng ta có $t_i=4,2$.

Bảng 2.2 – Bảng giá trị t_i ứng với xác suất tin cậy P_{TC} và số lần đo n khác nhau

P_{TC} \ n	0,5	0,6	0,7	0,8	0,9	0,95	0,98	0,99	0,999
2	1,000	1,376	1,963	3,08	6,31	12,71	31,8	63,7	636,6
3	0,816	1,061	1,336	1,886	2,92	4,30	6,96	6,92	31,6
4	0,765	0,978	1,250	1,638	2,35	3,18	4,54	5,84	12,9
5	0,741	0,941	1,190	1,533	2,13	2,77	3,75	4,60	8,61
6	0,737	0,920	1,156	1,476	2,02	2,57	3,36	4,03	6,86
7	0,718	0,906	1,134	1,440	1,943	2,45	3,14	4,71	5,96
8	0,711	0,896	1,119	1,415	1,895	2,36	3,00	3,5	5,40
9	0,706	0,889	1,108	1,397	1,860	2,31	2,90	3,36	5,04
10	0,703	0,883	1,110	1,383	1,833	2,26	2,82	3,25	4,78

Bước 6: Tính sai số cực đại : $M=t_i \cdot \sigma$

Bước 7: Kiểm tra sai số thô hay không: Nếu có $|\varepsilon_i| > M$ thì kết quả đo a_i có sai số thô.

Nếu có bất kỳ sai số thô nào thì loại các kết quả đo có sai số thô và tính loại từ **bước 1** với bộ kết quả đo mới, số lần đo n mới.

Nếu không có bất kỳ sai số thô nào thì thực hiện tiếp bước 8.

Bước 8: Xác định sai số trung bình bình phương của a_{tb} :

$$\sigma_{a_{tb}} = \frac{\sigma}{\sqrt{n}}$$

Bước 9: Biểu diễn kết quả đo:

$$X = a_{tb} \pm t_i \sigma_{a_{tb}}$$

Chú ý: Cuối cùng, ta còn phải chú ý tới các viết hàng chữ số của kết quả cuối cùng và cách tính tới sai số đo trong catalog sử dụng của máy đó.

Cách viết hàng chữ số của kết quả và sai số:

- Khi lấy $t_i\sigma_{a_{tb}}$ chỉ cần lấy với hai số, vì bản thân nó là một đại lượng gần đúng có trị số bé.

- Lấy kết quả a_{tb} phải chú ý lấy số chữ số sau dấu phẩy sao cho bậc của các số cuối của nó không được thấp hơn bậc của 2 hai con số của $t_i\sigma_{a_{tb}}$

Ví dụ $X=234,56\pm 1,06$ thì phải viết lại là: $X=234,7\pm 1,1$

Cách xử lý sai số của máy đo:

Trị số sai số trong catalog của máy đo là sai số cực đại. Nó biểu thị khả năng sai số có thể gặp phải khi tiến hành đo lường ở điều kiện tiêu chuẩn đã quy định cho máy. Như vậy, nếu không thực hiện lấy chuẩn được máy, tức là so sánh với máy mẫu, để xác định ra sai số hệ thống của máy đó, thì trị số đã cho trong thuyết minh được coi là trị số sai số ngẫu nhiên cực đại. Cách xử lý đối với nó cũng coi như một số số ngẫu nhiên khác. Khi đó ta có không thể cộng gộp lại theo quy luật cộng đại số, như sai số hệ thống, mà phải cộng theo quy luật cộng trung bình bình phương.

2.6. ĐÁNH GIÁ SAI SỐ CỦA PHÉP ĐO GIÁN TIẾP

Trong nhiều trường hợp, đại lượng cần đo không thể được biểu thị trực tiếp ngay, mà phải tính toán gián tiếp bằng công thức thông qua các đại lượng đo trực tiếp khác. Ví dụ công suất tác dụng của dòng một chiều trong mạch $P=U.I$, ta thực hiện bằng cách đo trực tiếp điện áp U và dòng điện I trong mạch. Trường hợp sai số của phép đo P cần được tính như thế nào?

Xét trường hợp tổng quát đại lượng cần đo là R được tính gián tiếp từ kết quả của n đại lượng đo trực tiếp X_1, X_2, \dots, X_n như sau:

$$\mathbf{R = f(X_1, X_2, \dots, X_n)}$$

Sai số tuyệt đối

Giả sử khi đo các giá trị X_1, X_2, \dots, X_n đo được có giá trị là gặp phải các sai số hệ thống tương ứng là $\Delta X_1, \Delta X_2, \dots, \Delta X_n$, thì cũng phải tính sai số hệ thống của Y, giả sử sai số đó là ΔY , dựa vào khai triển Taylor của hàm nhiều biến, bỏ qua các vô cùng bé bậc cao, ta có ta có:

$$\mathbf{R + \Delta R = f(X_1 + \Delta X_1, X_2 + \Delta X_2, \dots, X_n + \Delta X_n)}$$

$$\mathbf{R + \Delta R \approx f(X_1, X_2, \dots, X_n) + \frac{\partial f}{\partial X_1} \Delta X_1 + \frac{\partial f}{\partial X_2} \Delta X_2 + \dots + \frac{\partial f}{\partial X_n} \Delta X_n}$$

Vậy: $\Delta R = \frac{\partial f}{\partial X_1} \Delta X_1 + \frac{\partial f}{\partial X_2} \Delta X_2 + \dots + \frac{\partial f}{\partial X_n} \Delta X_n$ - Đây là công thức tổng quát để xác định sai số tuyệt đối của phép đo gián tiếp từ sai số tuyệt đối của n đại lượng đo trực tiếp.

Thông thường chúng ta có thể xác định giới hạn của sai số tuyệt đối như sau:

$$\Delta R \leq \left| \frac{\partial f}{\partial X_1} \Delta X_1 \right| + \left| \frac{\partial f}{\partial X_2} \Delta X_2 \right| + \dots + \left| \frac{\partial f}{\partial X_n} \Delta X_n \right| = \Delta R_{\max}$$

Sai số tương đối

$$\delta_R = \left| \frac{\Delta R}{R} \right| \cdot 100 \quad \text{‰}$$

Sai số trung bình bình phương

Giả sử X_1, X_2, \dots, X_2 được đo bằng nhiều lần đo khác nhau:

- Khi đo X_1 , tiến hành đo m_1 lần và có các sai số ngẫu nhiên là: $x_{1,1}, x_{1,2}, \dots, x_{1,m_1}$, và tương ứng sai số trung bình bình phương của X_1 là σ_1 .

- Khi đo X_2 , tiến hành đo m_2 lần và có các sai số ngẫu nhiên là: $x_{2,1}, x_{2,2}, \dots, x_{2,m_2}$, và tương ứng sai số trung bình bình phương của X_2 là σ_2 .

...

- Khi đo X_n , tiến hành đo m_n lần và có các sai số ngẫu nhiên là: $x_{n,1}, x_{n,2}, \dots, x_{n,m_n}$, và tương ứng sai số trung bình bình phương của X_n là σ_n .

Tương ứng:

$$\sigma_1 = \sqrt{\frac{\sum_{i=1}^{m_1} x_{1,i}^2}{m_1}}, \quad \sigma_2 = \sqrt{\frac{\sum_{i=1}^{m_2} x_{2,i}^2}{m_2}}, \dots,$$
$$\sigma_n = \sqrt{\frac{\sum_{i=1}^{m_n} x_{n,i}^2}{m_n}}$$

Theo lý thuyết xác suất thống kê, sai số trung bình bình phương của R là σ_R được tính như sau:

$$\sigma_R = \sqrt{\sum_{i=1}^n \left(\frac{\partial f}{\partial X_i} \right)^2 \sigma_i^2}$$

Như vậy, sai số của một đại lượng phải đo gián tiếp thì bằng trị số trung bình bình phương của các sai số mỗi đại lượng cục bộ đo trực tiếp.

Từ phép cộng trung bình bình phương, ta có nhận xét là: sai số của đại lượng tính toán gián tiếp thì chủ yếu được xác định bằng các thành phần sai số cục bộ nào có giá trị lớn, mà ít phụ thuộc vào các thành phần sai số cục bộ nào có trị số bé. Điều này cho ta một chú ý cần thiết khi đo là: tăng độ chính xác của phép đo trực tiếp những đại lượng cục bộ nào có vai trò quyết định hơn; cũng như có thể bỏ qua những thành phần sai số cục bộ nào bé hơn ba lần so

với thành phần sai số cục bộ lớn nhất để cho phép tính được đơn giản hơn.

Một số trường hợp riêng:

- Giả sử quan hệ hàm có dạng $R=a.X+b.Y+c.Z$, khi đó sai số tuyệt đối của phép đo gián tiếp được tính như sau:

$$\Delta R = a.\Delta X + b.\Delta Y + c.\Delta Z$$

Thông thường có thể lấy giới hạn của nó là sai số tuyệt đối cho phép đo R:

$$|\Delta R|_{\max} = |a.\Delta X| + |b.\Delta Y| + |c.\Delta Z|$$

- Giả sử quan hệ hàm có dạng $R=X^m.Y^n.Z^p$, (giả sử $m, n, p \neq -1$) khi đó sai số tuyệt đối của phép đo gián tiếp sẽ là:

$$\Delta R = m.X^{m-2}.Y^n.Z^p .\Delta X + n.X^m.Y^{n-2}.Z^p .\Delta Y + p.X^m.Y^n.Z^{p-2}.\Delta Z$$

Biểu thức trên khá phức tạp không thuận tiện cho việc tính toán. Trong thực tế người ta dùng sai số tương đối:

$$\frac{\Delta R}{R} = m.\frac{\Delta X}{X} + n.\frac{\Delta Y}{Y} + p.\frac{\Delta Z}{Z}$$

Như vậy có thể tính sai số tương đối của R thông qua sai số tương đối của các thành phần cục bộ như sau:

$$\delta_R = |m|.\delta_X + |n|.\delta_Y + |p|.\delta_Z \quad \boxed{6}$$

CÂU HỎI ÔN TẬP

- 18. Sai số là gì? Nguyên nhân gây sai số?
- 19. Nếu phân loại theo cách biểu diễn sai số thì có những loại sai số nào (kể tên)?
- 20. Nêu khái niệm, biểu thức diễn đạt sai số tuyệt đối?
- 21. Nêu khái niệm, biểu thức diễn đạt sai số tương đối chân thực?

22. Nêu khái niệm, biểu thức diễn đạt sai số tương đối danh định?
23. Nêu khái niệm, biểu thức diễn đạt sai số tương đối qui đổi?
24. Nếu phân loại theo qui luật xuất hiện sai số thì có những loại sai số nào (kể tên)?
25. Nêu khái niệm sai số hệ thống? nêu một số nguyên nhân gây sai số hệ thống?
26. Nêu khái niệm sai số ngẫu nhiên? nêu một số nguyên nhân gây sai số ngẫu nhiên?
27. Nêu khái niệm trị số đo sai?
28. Nêu vắn tắt cách xử lí sai số hệ thống?
29. $p(x)$ là hàm số phân bố tiêu chuẩn các sai số (hàm chính tắc).

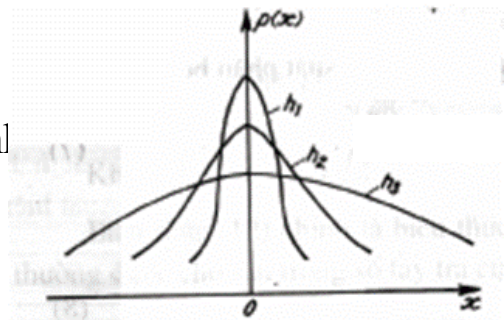
$$p(x) = \frac{h}{\sqrt{\pi}} e^{-h^2 x^2} \quad (\text{hàm Gauss})$$

h là thông số đo chính xác.

h_1, h_2, h_3 là các thông số đo chính các thiết bị đo khác nhau.

a. $h_1 < h_2 < h_3$

b. $h_1 > h_2 > h_3$



30. Cũng giống câu hỏi 32, thiết bị đo tương ứng giá trị h nào có độ chính xác cao nhất?

Hình 8.1 thiết bị đo tương ứng h_1

Hình 8.2 thiết bị đo tương ứng h_2

Hình 8.3 thiết bị đo tương ứng h_3

31. Nêu 2 qui tắc phân bố sai số?

32. Đo n lần một đại lượng X thu được n kết quả đo có các sai số tuyệt đối tương ứng là x_1, x_2, \dots, x_n . Biểu thức tính sai số trung bình bình phương là:

$$a/\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n-1}} \quad b/\sigma = \sqrt{\frac{\sum_{i=1}^n x_i}{n}} \quad c/\sigma = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i^2}{n-1}}$$

$$d/\sigma = \sqrt{\frac{\sum_{i=1}^n \varepsilon_i}{n-1}}$$

16. Sai số trung bình bình phương của \bar{a} là:

$$a/\sigma_{\bar{a}} = \frac{\sigma}{\sqrt{n}} \quad b/\sigma_{\bar{a}} = \frac{\sigma}{\sqrt{n-1}} \quad c/\sigma_{\bar{a}} = \frac{\sigma^2}{\sqrt{n-1}} \quad d/\sigma_{\bar{a}} = \frac{\sigma}{n}$$

17. Kết quả đo với $n > 10$ được xác định theo biểu thức sau:

$$a/ X = \bar{a} \pm t_s \delta \quad b/ X = \bar{a} \pm t_s \delta_a \quad c/ X = \bar{a} \pm t \delta_a \quad d/ X = \bar{a} \pm t \delta$$

18. Kết quả đo với $2 \leq n \leq 10$ được xác định theo biểu thức sau:

$$a/ X = \bar{a} \pm t_s \delta \quad b/ X = \bar{a} \pm t_s \delta_a \quad c/ X = \bar{a} \pm t \delta_a \quad d/ X = \bar{a} \pm t \delta$$

19. X là đại lượng cần đo bằng phép đo gián tiếp; Y, V, Z là các đại lượng đo được bằng phép đo trực tiếp thành phần, $X = F(Y, V, Z)$; $\Delta Y, \Delta V, \Delta Z$ là các sai số hệ thống tương ứng khi đo Y, V, Z ; ΔX là sai số hệ thống khi xác định X . Giả sử các sai số có giá trị nhỏ, viết biểu thức tính ΔX theo $\Delta Y, \Delta V, \Delta Z$.

20. X là đại lượng cần đo bằng phép đo gián tiếp; Y, V, Z là các đại lượng đo được bằng phép đo trực tiếp thành phần, $X = aY + bV + cZ$; $\Delta Y, \Delta V, \Delta Z$ là các sai số hệ thống tương ứng khi đo Y, V, Z ; ΔX là sai số hệ thống khi xác định X . Giả sử các sai số có giá trị nhỏ, viết biểu thức tính ΔX theo $\Delta Y, \Delta V, \Delta Z$.

21. X là đại lượng cần đo bằng phép đo gián tiếp; Y, V, Z là các đại lượng đo được bằng phép đo trực tiếp thành phần, $X = KY^\alpha V^\beta Z^\gamma$; $\delta_Y, \delta_V, \delta_Z$ là các sai số tương đối tương ứng khi đo Y, V, Z ; δ_X là sai số tương đối khi xác định X . Viết biểu thức tính δ_X theo $\delta_Y, \delta_V, \delta_Z$.

BÀI TẬP

1. Đo điện áp của một nguồn điện một chiều 6 lần, thu được các kết quả tương ứng với các lần đo lần lượt là: 110,50 V; 112,20 V; 107,55 V; 97,10 V; 105,75 V; 113,35V. Hãy xác định kết quả đo và khoảng tin cậy biết xác suất tin cậy là 0,95.

2. Có 2 vôn mét một chiều:

+ Vôn mét thứ nhất có thang đo định mức 20V, 30V, 50V với cấp chính xác 0,5.

+ Vôn mét thứ hai có thang đo định mức 50V, 75V, 100V với cấp chính xác 0,2.

Hãy lựa chọn những Vôn mét và những thang đo thích hợp để đo điện áp của nguồn một chiều có giá trị khoảng 25V sao cho:

- Sai số đo nhỏ nhất
- Sai số đo không lớn hơn 0,7%.

CHƯƠNG 3 – CƠ SỞ KỸ THUẬT ĐO LƯỜNG ĐIỆN TỬ

- Cấu trúc cơ bản của máy đo
- Cấu trúc chung của máy đo số
- Thiết bị đo ghép nối với máy tính
- Một số mạch đo lường và gia công tín hiệu đo cơ bản
- Cơ cấu chỉ thị đo lường

3.0. GIỚI THIỆU CHƯƠNG

Chương này sẽ trình bày những vấn đề kỹ thuật cơ sở cho kỹ thuật đo lường điện tử như: Cấu trúc chung của máy đo, các kỹ thuật, thiết bị chỉ thị, mạch điện tử dùng trong đo lường ... Đây là những tiền đề cho việc nghiên cứu nguyên lý đo cũng như nguyên lý cấu tạo của máy đo.

3.1. CẤU TRÚC CƠ BẢN CỦA MÁY ĐO

Máy đo và các thiết bị mẫu là các thiết bị đo để thực hiện các yêu cầu về đo lường. Thông thường thì dựa vào phương pháp phân tích tham số và đặc tính của đại lượng đo, phương pháp và công nghệ cảm biến, phương pháp và kỹ thuật điện tử, Kỹ thuật xử lý tín hiệu, phương pháp và công nghệ chỉ thị mà hình thành nên các phương pháp đo khác nhau. Bản thân máy đo đã là một mạch đo được cấu trúc theo một hoặc một vài phương pháp đo để đo lường một đại lượng nào đó. Sự phát triển của Máy đo phụ thuộc rất nhiều vào sự phát triển của các mảng lý thuyết và kỹ thuật, công nghệ trên.

Dựa vào các đối tượng chính mà đo lường điện tử cần giải quyết, thì các máy đo có thể phân loại tổng quát thành các nhóm máy đo như sau:

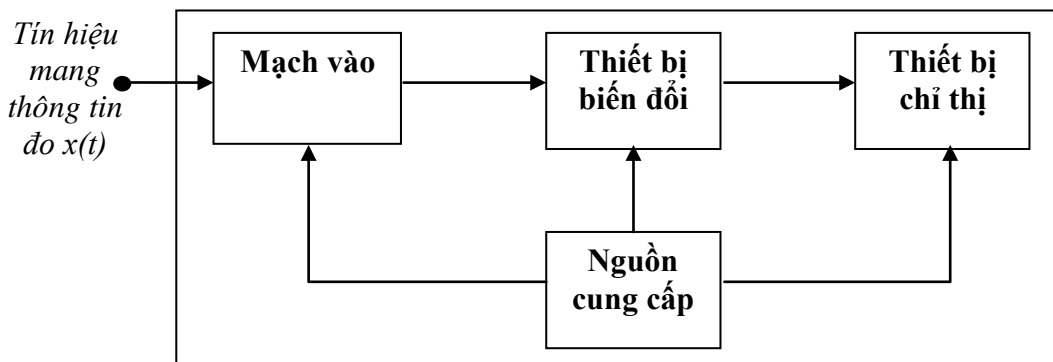
Máy đo tham số và đặc tính của tín hiệu.

Máy đo tham số và đặc tính của mạch điện tử.

Máy tạo tín hiệu.

Các linh kiện đo lường

3.1.1. Máy đo tham số và đặc tính của tín hiệu:



Hình 3.1 – Cấu trúc máy đo tham số và đặc tính của tín hiệu.

Nhiệm vụ chính của máy đo này là xác định được tham số và đặc tính của tín hiệu điện. Các tham số và đặc tính của tín hiệu điện này có thể là đại lượng cần đo hoặc chúng lại gián tiếp mang thông tin đo cho một đại lượng điện hay phi điện khác. Các máy đo thuộc loại này ví dụ như: Vôn mét; Ampe mét; Máy đếm tần; Pha mét; Ô-xi-lô; Máy phân tích méo dạng; Máy phân tích phổ; Máy phân tích luồng thông tin (Phân tích giao thức)... Loại máy đo này đều có cấu trúc chung như Hình 3.1.

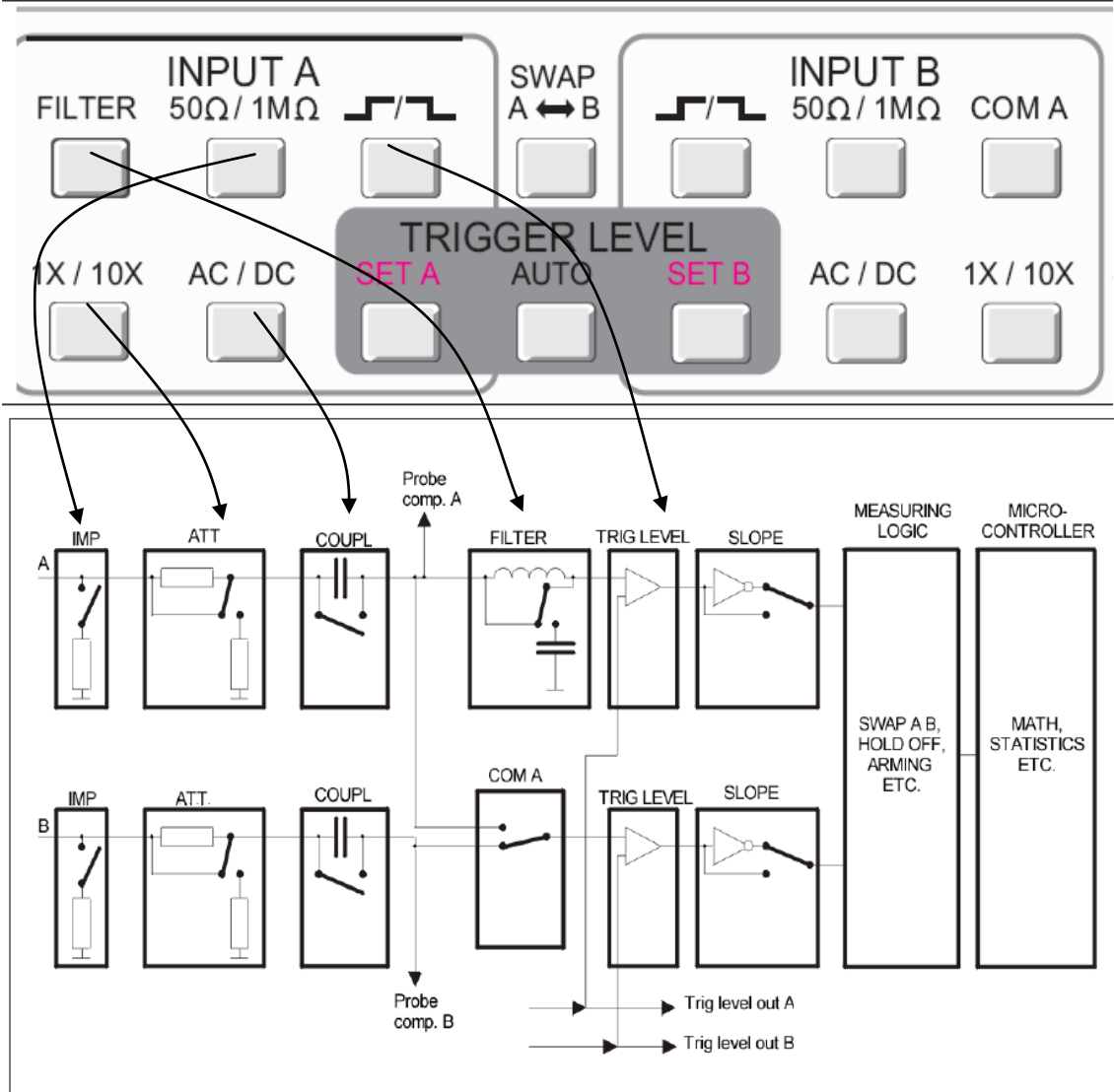
- Tín hiệu điện $x(t)$ mang thông tin cần đo cần đưa tới đầu vào.

- **Mạch vào: (Signal Condition)** Có nhiệm vụ nhận tín hiệu và truyền dẫn tín hiệu tới *Thiết bị biến đổi*. Ngoài ra còn có chức năng thực hiện tiền xử lý tín hiệu vào như tiền khuếch đại, suy

giảm, giới hạn băng tần, lọc nhiễu, phối hợp trở kháng,... nhưng không làm mất thông tin đo. Mạch vào thường là bộ KĐ phụ tải catốt (Zvào cao), thực hiện phối hợp trở kháng, có các bộ suy giảm, bộ dây làm chậm... Nhiều chức năng mạch vào có được lựa chọn bởi người sử dụng thông qua những chuyển mạch, công tác điều chỉnh đưa đưa ra ngoài mặt máy đo. Mạch vào quyết định mức độ ảnh hưởng của máy đo với chế độ công tác của đối tượng đo. Ở phạm vi tần số thấp và cao thì đặc tính này được biểu thị bằng trở kháng vào của máy. Ở siêu cao tần thì đặc tính này được biểu thị bằng công suất mà máy đo hấp thụ được.

- **Thiết bị biến đổi:** Đây là bộ phận trung tâm của máy đo, có nhiệm vụ thực hiện so sánh, biến đổi và phân tích tín hiệu theo một thuật toán nào đó để đánh giá được tham số và đặc tính cần đo mang trong tín hiệu, xác định mối qua hệ giữa thang chỉ thị của thiết bị chỉ thị và đại lượng đo và tạo ra tín hiệu phù hợp đưa tới Thiết bị chỉ thị. Trong bản thân thiết bị này có thể tạo ra tín hiệu cần thiết để so sánh tín hiệu cần đo với tín hiệu mẫu. Có thể phân tích tín hiệu đo về biên độ, tần số, hay chọn lọc theo thời gian. Thường là các mạch khuếch đại, tách sóng, biến đổi dạng điện áp tín hiệu, chuyển đổi dạng năng lượng, tín toán xử lý tín hiệu tương tự và số ...

- **Thiết bị chỉ thị:** để biểu thị kết quả đo dưới dạng sao cho thích hợp với giác quan giao tiếp của sinh lí con người, hay đưa ra những thông tin phù hợp để đưa vào bộ vào bộ phận điều chỉnh, tính toán,... Ví dụ các dạng thiết bị chỉ thị như: Các cơ cấu chỉ thị, Ống tia điện tử, cơ cấu chỉ thị số dùng LED 7 đoạn hay LCD 7 đoạn...

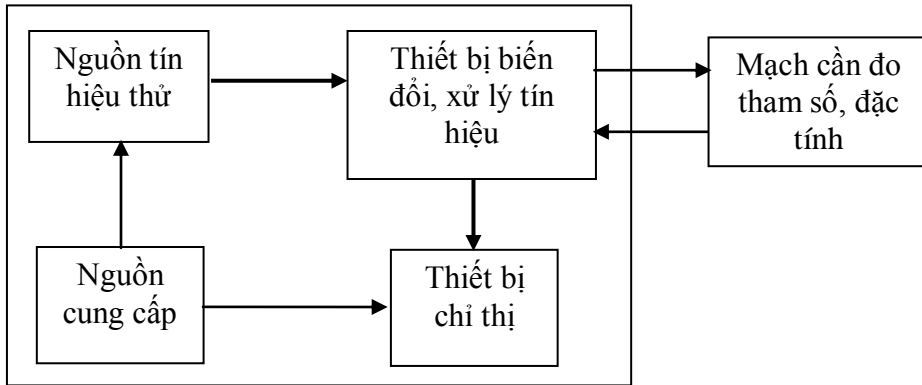


Hình 3.2 - Ví dụ về mối qua hệ giữa các phím điều khiển và mạch vào của máy đo.

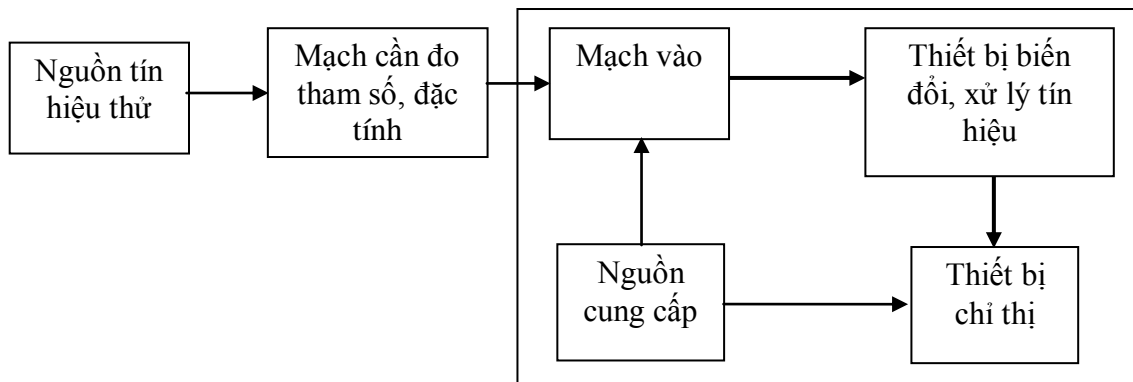
- **Nguồn cung cấp:** cung cấp năng lượng cho máy, và còn làm nguồn tạo tín hiệu chuẩn.

Các loại máy đo thuộc nhóm này thì thực hiện theo phương pháp đo trực tiếp, kết quả đo có thể được đọc thẳng hay thông qua phép đo so sánh với đại lượng mẫu.

3.1.2. Máy đo tham số và đặc tính của mạch điện:



(a) – Cấu trúc máy đo tham số và đặc tính của mạch có nguồn tín hiệu



(a) – Cấu trúc máy đo tham số và đặc tính của mạch có nguồn tín hiệu thử độc

Hình 3.3 – Cấu trúc máy đo tham số và đặc tính của mạch

Mạch điện cần đo thông số như: mạng 4 cực, mạng 2 cực, các phần tử của mạch điện, đường truyền dẫn, hệ thống, thiết bị điện tử... Các loại máy đo thuộc nhóm này như: máy đo đặc tính tần số mạch hay thiết bị điện tử; máy đo đặc tính quá độ; máy đo hệ số phẩm chất; đo điện cảm; điện dung; điện trở; máy thử đèn điện tử, linh kiện bán dẫn, hay IC; máy phân tích đường truyền; máy phân tích logic; máy phân tích mạng 4 cực...

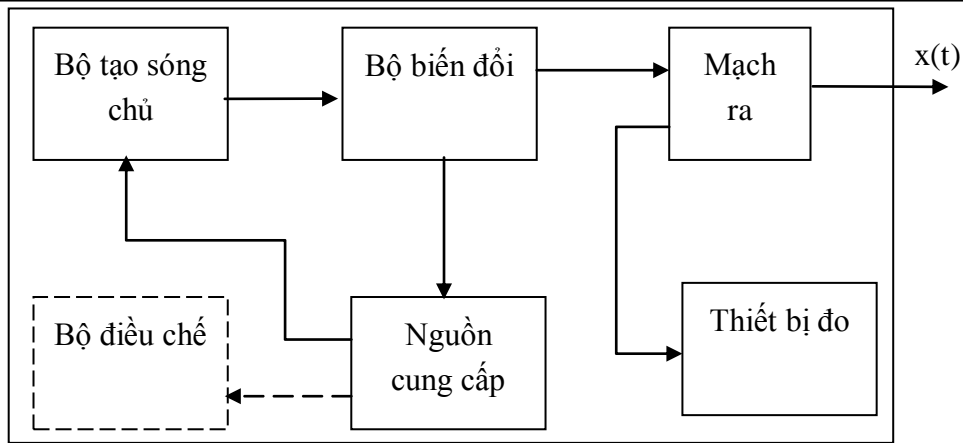
Để đo được tham số và đặc tính, thì mạch điện cần phải hoạt động trong chế độ thực hoặc chế độ tín hiệu thử. Máy đo sẽ thực hiện xử lý, phân tích và so sánh tín hiệu ra của mạch với tín hiệu vào mạch để đánh giá được tham số và đặc tính nào đó của mạch.

Tín hiệu thử mạch thường được tạo hay được điều khiển bởi chính máy đo. Nguồn tín hiệu thử này có thể được xây dựng kèm theo máy đo hoặc là các thiết bị tạo tín hiệu độc lập, như vậy cấu trúc chung của các loại máy đo thuộc nhóm này có 2 dạng khác nhau như Hình 3.3.

Về cơ bản cấu trúc của máy đo tham số và đặc tính của mạch không khác gì nhiều cấu trúc máy đo tham số và đặc tính của tín hiệu, ngoài việc có sử dụng thêm nguồn tín hiệu thử. Máy đo tạo tín hiệu thử phù hợp với yêu cầu đo và đưa tới mạch cần đo, sau đó nhận tín hiệu ra của mạch và thực hiện đo tham số của tín hiệu này hay so sánh với tham số của tín hiệu thử từ đó đánh giá được tham số và đặc tính nào đó của mạch điện cần đo.

3.1.3. Máy tạo tín hiệu đo lường

Nhóm máy này cũng bao gồm nhiều loại, chúng tạo tín hiệu chuẩn (mô phỏng được các dạng tín hiệu trong thực tế) sử dụng khi cần kiểm chuẩn trong đo lường, để nghiên cứu và điều chỉnh thiết bị. Kết hợp với các máy đo khác để đo tham số và đặc tính của mạch điện tử, hệ thống điện tử. Các dạng tín hiệu chuẩn thường được tạo ra như: Tín hiệu hình sin, các dạng tín hiệu xung, tín hiệu quét tần số, các dạng tín hiệu điều chế, các dạng tín hiệu số, và các dạng tín hiệu thử khác thường dùng trong đo lường viễn thông...



Hình 3.4 – Cấu trúc máy tạo tín hiệu đo lường

Sơ đồ khối chung của nhóm máy này như Hình 3.4.

- **Bộ tạo sóng chuẩn:** Là bộ phận chủ yếu, nó xác định các đặc tính chủ yếu của tín hiệu như dạng và tần số dao động. Thông thường là tạo sóng hình sin hay các loại tín hiệu xung.

- **Bộ biến đổi :** để nâng cao mức năng lượng của tín hiệu hay tăng thêm độ xác lập của dạng tín hiệu. Nó thường là bộ khuếch đại điện áp, khuếch đại công suất, bộ điều chế, thiết bị tạo dạng xung. Các máy phát tín hiệu ở siêu cao tần thường không có bộ biến đổi đặt giữa bộ tạo sóng chủ và đầu ra hay dùng bộ điều chế trực tiếp để không chế dao động chuẩn.

- **Mạch ra:** để điều chỉnh mức tín hiệu ra, biến đổi trở kháng ra của máy. Thường thì mạch có bộ suy giảm (bộ phân áp), biến áp phối hợp trở kháng, hay các mạch khuếch đại CC...

- **Thiết bị đo:** kiểm tra thông số của tín hiệu đầu ra. Thiết bị đo thường được sử dụng để kiểm tra thông số của tín hiệu đầu ra. Thường là vôn mét điện tử, thiết bị đo công suất, đo hệ số điều chế, đo tần số...

- **Nguồn:** cung cấp nguồn cho các bộ phận, thường làm nhiệm vụ biến đổi điện áp xoay chiều của mạng lưới điện thành điện áp 1 chiều có độ ổn định cao.

3.1.4. Các linh kiện đo lường

Nhóm này bao gồm các linh kiện lẻ, phụ thêm với máy đo để tạo nên các mạch đo cần thiết. Chúng là các linh kiện tiêu chuẩn cao để làm mẫu (như điện trở, điện cảm, điện dung mẫu), hay các linh kiện để ghép giữa các bộ phận của mạch đo. Các linh kiện chủ yếu hay dùng ở đo lường siêu cao tần như bộ suy giảm, bộ dịch pha, bộ phân mạch định hướng, các bộ cảm biến công suất ...

3.2. CẤU TRÚC CHUNG CỦA MÁY ĐO SỐ

3.2.1. Sự tiến triển trong công nghệ chế tạo thiết bị đo

Ngày nay các công nghệ kỹ thuật điện tử tiến tiến nhất đều được đưa vào việc chế tạo thiết bị đo.

Sự phát triển của điện tử số và công nghệ chế tạo vi mạch cho phép chế tạo nhiều vi mạch tích hợp cao như VLSI. Điển hình là các bộ vi xử lý với khả năng tính toán cao ra đời đã làm thay đổi quan niệm, công nghệ và cơ cấu, tính năng của thiết bị đo lường điện tử.

Các thiết bị đo sử dụng công nghệ số hiện nay khác với thiết bị đo tương tự chỉ thị kim, ống tia điện tử... chủ yếu là ở phương pháp biến đổi và xử lý tín hiệu mang thông tin đo của đại lượng cần đo.

- **Thiết bị đo tương tự:** Là thiết bị đo biến đổi liên tục các đại lượng cần đo, để kết quả hiển thị ở đầu ra cũng biến đổi liên tục, tương tự như các giá trị đầu vào. Việc xử lý tín hiệu và đo lường được thực hiện bằng các mạch điện tử tương tự.

- **Thiết bị đo số:** Thiết bị đo biến đổi giá trị của đại lượng cần đo thành hệ các giá trị rời rạc để thực hiện xử lý và hiển thị kết quả ở đầu ra.

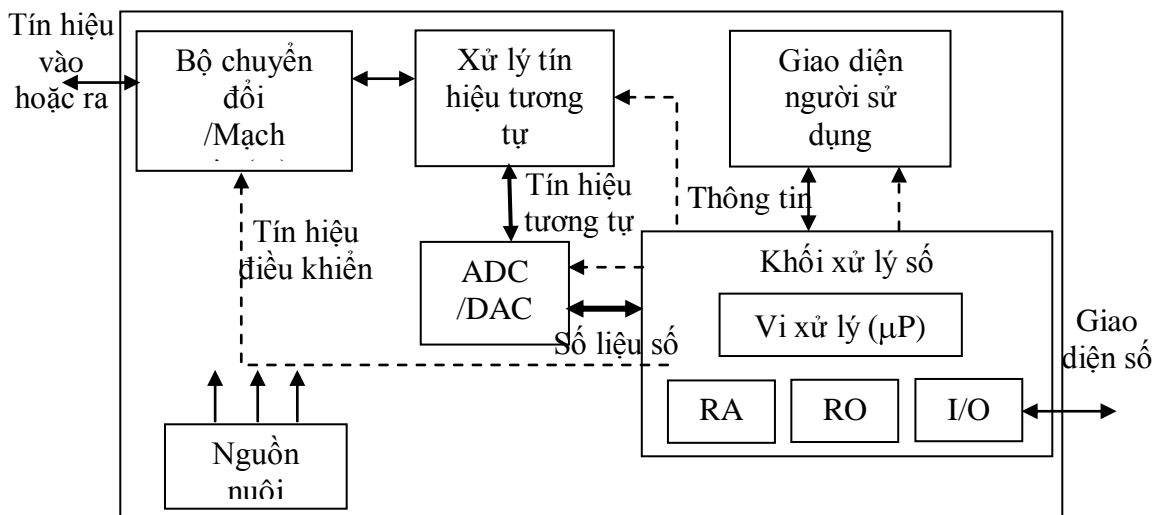
Vấn đề tin học hóa phương pháp đo, số hoá cấu trúc thiết bị đo đã làm thay đổi chất lượng của quá trình đo lường, mà điều quan trọng hơn cả là nâng cao được về độ chính xác của thiết bị đo và tự động hóa được quá trình đo.

Các thiết bị đo lường số đang có xu hướng dần thay thế các thiết bị đo tương tự. Tuy vậy, các thiết bị đo số vẫn còn có những hạn chế do chính phương pháp đo số và cấu trúc cơ sở của mạch đo gây ra (ví dụ như sai số do không đồng bộ, sai số do độ trễ của các phần tử logic, và sai số lượng tử ...).

3.2.1. Sơ đồ cấu trúc chung của máy đo số

Máy đo số hiện nay thường được thiết kế dựa trên các hệ vi xử lý, hay hệ vi điều khiển có cấu trúc như một máy tính chuyên dụng. Sơ đồ cấu trúc tổng quát của một thiết bị đo số (cả máy đo và thiết bị tạo tín hiệu) như sau:

Trong số đó trên, tín hiệu mang thông tin đo hoặc tín hiệu tạo ra được đưa vào hoặc đưa ra từ bộ chuyển đổi /Mạch vào(ra).



Hình 3.5 – Sơ đồ cấu trúc thiết bị đo số

- **Bộ chuyển đổi** (Transducer)/ **Mạch vào(ra)**: Biến đổi các đại lượng phi điện thành đại lượng điện, hoặc biến đổi các dạng năng

lượng ở đầu vào thành tín hiệu điện... Nếu đầu vào hoặc đầu ra là tín hiệu điện thì đó là khối Mạch vào, còn nếu là thiết bị tạo tín hiệu thì đó là Mạch ra. Ví dụ các bộ chuyển đổi dùng trong đo lường như sau: Cặp nhiệt điện, Điện trở nhiệt, tinh thể áp điện (biến đổi áp suất thành điện áp), biến đổi công suất siêu cao tần thành tín hiệu điện, các loại bộ cảm biến sensor...

- **Khối xử lý tín hiệu tương tự:** Thực hiện các tiền xử lý với tín hiệu tương tự khuếch đại, lọc nhiễu, phối hợp trở kháng, đổi tần, phân áp, suy giảm, khuếch đại công suất, lấy mẫu và giữ mẫu... Sử dụng những mạch riêng biệt để tách những đặc tính riêng trong dạng tín hiệu vào và có thể có chức năng quan trọng nữa là so sánh tín hiệu tương tự với một tín hiệu chuẩn tương tự, tạo ra tín hiệu có tỉ lệ biên độ, tần số, dạng ... phù hợp với đầu vào của tầng tiếp theo.

- **ADC/DAC:** Trong trường hợp là thiết bị đo thì thực hiện chức năng ADC - biến đổi tín hiệu tương tự - tín hiệu số. Còn trong trường hợp máy tạo tín hiệu thì thực hiện chức năng DAC - biến đổi tín hiệu số thành tín hiệu tương tự.

- **Khối xử lý tín hiệu:** bản chất như một máy tính chuyên dụng (gồm có các bộ vi xử lý, bộ nhớ và giao diện vào ra I/O) được thiết kế phù hợp với những yêu cầu điều khiển và tính toán trong máy đo. Khối này có thể có một hay nhiều bộ vi xử lý, bộ vi điều khiển, bộ xử lý tín hiệu số DSP... để thực hiện việc điều khiển chung cho máy đo và thực hiện tính toán số liệu thô từ ADC. Số liệu này sẽ được tính toán thành các thông tin đo lường theo một thuật toán nào đó. Các thao tác xử lý tín hiệu số chủ yếu ở khối này có thể là:

+ Chọn lọc thông tin: ví dụ như tính toán biên độ, chu kỳ tín hiệu...

+ Chuyển đổi các thông tin trên thành dạng có ý nghĩa hơn ví dụ như thực hiện DFT biến đổi số liệu biểu diễn trong miền thời gian thành số liệu biểu diễn trong miền tần số.

+ Kết hợp với những thông tin thích hợp.

+ Định dạng thông tin cho truyền thông qua giao diện thông tin: giao diện người sử dụng, giao diện máy tính..., ví dụ như số liệu 3 chiều có thể miêu tả bằng màn hình 2 chiều ...

Chức năng khác của khối này là ứng dụng những hệ số chuẩn hóa cho số liệu, thực hiện kết hợp bù sai số, hệ số chuẩn hóa với thông tin để làm tăng độ chính xác, độ tuyến tính, độ tin cậy của phép đo. Bên cạnh đó khối này còn thực hiện điều khiển các khối khác.

- **Giao diện người sử dụng:** Thực hiện chỉ thị các kết quả đo, hay nhận các thao tác điều khiển thiết bị từ người sử dụng như điều khiển từ bàn phím, núm xoay, chuột..., yêu cầu của khối này là phải hiển thị kết quả dễ dàng cho người sử dụng, tránh hiểu sai thông tin đưa ra bởi máy đo. Màn hình chỉ thị thường dùng cơ cấu chỉ thị số như màn hình LCD với nhiều số và nhiều dòng văn bản, màn hình ma trận, màn hình ống tia điện tử ...

- **Giao diện số:** Ví dụ như RS232, Ethernet, USB hay một số chuẩn giao diện số đặc biệt dùng trong đo lường như GPIB..., cho phép truyền thông tin giữa máy đo với máy tính hay với các máy đo khác trong hệ thống thông tin đo lường. Các chuẩn giao diện này quy định khuôn dạng thông tin, ngôn ngữ điều khiển, cấu trúc dữ liệu để thực hiện trao đổi thông tin và điều khiển giữa máy đo và máy tính.

3.2.3. Ưu điểm của máy đo số

+ Tăng chức năng đo cho thiết bị

Những máy đo nhiều chức năng không có vi xử lý trước đây, phải chuyển chức năng đo bằng chuyển mạch, quy **tình** đã được chế tạo cố định, nên không thay đổi được, vì phần cứng và mạch logic là cố định.

Khi có sử dụng vi xử lý, thì có thể đổi thiết bị đang năng chế tạo bằng các mạch logic cố định trước đây thành thiết bị đo có chương trình hóa, bằng cách cài đặt chương trình điều hành trong các bộ nhớ ROM khác nhau.

Các máy đo có lưu trữ chương trình như vậy đã làm tăng khả năng mềm dẻo của máy thỏa mãn yêu cầu đo mà không phải thay đổi mạch điện.

Đồng thời, logic chương trình hóa cũng đã làm giảm đáng kể giá thành của máy đo.

+ Nâng cao độ chính xác đo lường

Độ chính xác của thiết bị đo phụ thuộc vào cấp chính xác của nó. Sai số của thiết bị còn phụ thuộc vào đặc tính đo lường của thiết bị đo đó. Có nhiều cách để nâng cao độ chính xác, xong với bản thân máy đo thì ở khả năng như:

Thực hiện tự loại bỏ sai số hệ thống, ví dụ khả năng tự động xác định điểm không khi bắt đầu đo.

Thực hiện tự chuẩn, tử thử được chính xác. Khả năng này còn có sai số ngẫu nhiên, nên cần phải thực hiện đo nhiều lần và lấy trung bình thống kê các kết quả đo.

Máy đo số dùng vi xử lý có khả năng thực hiện các yêu cầu trên.

+ Mở rộng khả năng đo

Cấu trúc của máy đo số cho phép mở rộng và phát triển khả năng đo lường của máy để thích hợp với các dạng yêu cầu khác nhau của kỹ thuật đo, ví dụ yêu cầu đo gián tiếp một đại lượng vật lý nào đó.

Một đại lượng vật lý phải đo gián tiếp thì được thực hiện thông qua tính toán bằng những quan hệ toán học giữa các đại lượng đo trực tiếp, ví dụ: Hệ số khuếch đại của một mạch được tính toán từ các trị số đo của điện áp đầu vào và đầu ra. Tổng quát hơn, một đại lượng vật lý R cần đo có mối quan hệ với các đại lượng X_1, X_2, \dots, X_n (mà các đại lượng này có thể đo trực tiếp được): $R=f(X_1, X_2, \dots, X_n)$. Với máy đo số có thể thiết kế để cho phép đo các đại lượng khác nhau đó, mỗi phép đo có thể được chương trình hóa và lưu vào bộ nhớ chương trình, việc lưu trữ kết quả và thực hiện tính toán cũng dễ dàng, đặc biệt là với tốc độ tính toán của Vi xử lý hiện nay.

+ Điều khiển đơn giản

Máy đo số có thể thực hiện nhiều chức năng, tuy nhiên những chức năng đó đã được chương trình hóa và việc điều khiển được thực hiện tự động, nên mặt máy cũng đã được đơn giản đi nhiều.

Một thiết bị đo càng thông minh nếu như nó càng ít đi sự điều khiển từ người sử dụng. Sự đơn giản điều khiển của máy đo có vi xử lý rõ nét hơn cả là sự tự động chọn cấu hình máy đo như chọn chức năng đo, chọn thang đo, chọn khoảng thời gian chuẩn, chọn các điều kiện thao tác. Một số thiết bị đo còn có thiết bị báo lỗi khi người đo có nhầm lẫn và có hướng dẫn cách thực hiện đúng trên màn hiển thị của máy.

+ ***Thực hiện được các phép tính mong muốn cho kết quả đo***

Nhiều trường hợp người đo mong muốn thực hiện một hàm số toán học nào đó cho kết quả đo hơn là chỉ biết bản thân kết quả riêng biệt. Máy đo có vi xử lý cho khả năng chương trình hóa để thực hiện các biến đổi kết quả này. Như các yêu cầu hiệu chỉnh kết quả, xác định sai số, biến đổi đơn vị đo, tạo mối quan hệ tuyến tính, hay thực hiện phân tích thông kê đo lường.

+ ***Có tối thiểu hóa cấu hình thiết bị***

Nhờ khả năng chương trình hóa và khả năng tích hợp vi mạch với mật độ cao nên cấu hình phần cứng của máy đo giảm nhỏ.

+ ***Máy đo có giá thành ngày càng giảm***

Giá hạ do cấu hình thiết bị nhỏ, giá thành chế tạo giảm nhỏ, nhưng chức năng lại tăng

+ ***Có thể nâng cao được độ tin cậy***

Cấu hình phần cứng giảm nhỏ, sử dụng ít linh kiện nên độ tin cậy tăng lên.

+ ***Giảm thời gian đo***

Vì có thư viện mẫu, các chương trình con, nên thao tác phần mềm đã làm đơn giản, thời gian tính toán các thuật toán phức tạp cũng giảm. Tính thông minh của máy làm giảm bớt thời gian điều khiển máy của người đo.

+ ***Phối hợp tổ chức được trong hệ thống đo, mạng đo***

Máy đo có thêm các card ghép nối, cho phép tổ chức thành một hệ thống đo hay một mạng đo của nhiều máy đo riêng biệt.

3.3. THIẾT BỊ ĐO GHÉP NỐI VỚI MÁY TÍNH

Các hệ thống đo lường ghép nối với máy tính đang được sử dụng rộng rãi trong nhiều ứng dụng. Các hệ thống này được sử dụng rất nhiều lý do: Quá trình điều khiển đo nhanh hơn, quá trình

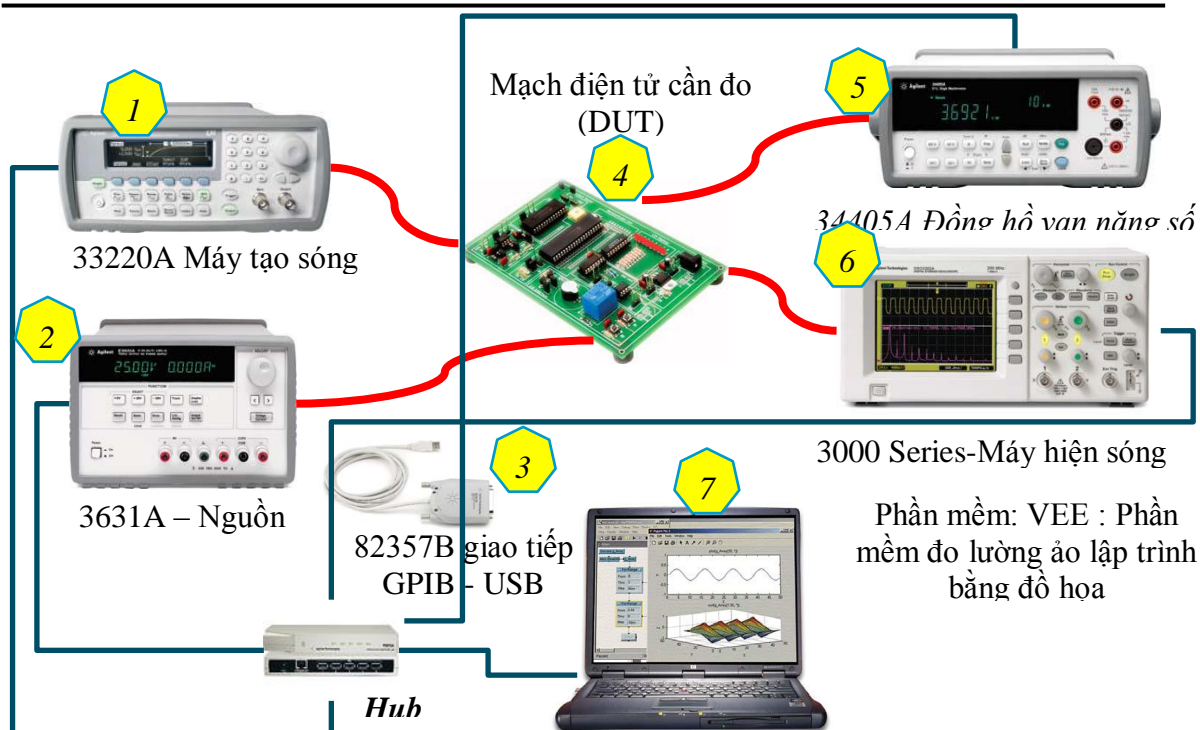
tự động hóa cao hơn, chính xác hơn, giảm nhỏ sai lầm của người sử dụng. Nhiều phép đo, quá trình đo phức tạp có thể được thực hiện nhờ sự trợ giúp của máy tính. Có nhiều mức độ điều khiển khác nhau của máy tính đến máy đo, đến hệ thống đo. Nhiều máy đo có vai trò như là hệ thống thu thập số liệu hay đo lường đa năng, phần mềm cài đặt trên máy tính vừa có nhiệm vụ điều khiển máy đo vừa thu thập số liệu, cũng như vừa có nhiệm vụ tính toán, phân tích, đo lường, đánh giá số liệu thu nhận được từ máy đo và biểu diễn kết quả dưới dạng mong muốn của người sử dụng. Máy tính còn có vai trò điều khiển từ máy đo, thu thập kết quả từ nhiều máy đo khác nhau trong hệ thống đo lường và thực hiện phân tích kết quả đo lường của hệ thống đo đó... Hệ thống thu thập số liệu - DAS là một mô hình hệ thống đo ghép nối với máy tính điển hình, quá trình đo lường được thực hiện chủ yếu trên phần mềm.

Các mô hình ghép nối máy đo với máy tính điển hình như Hình 3.6:

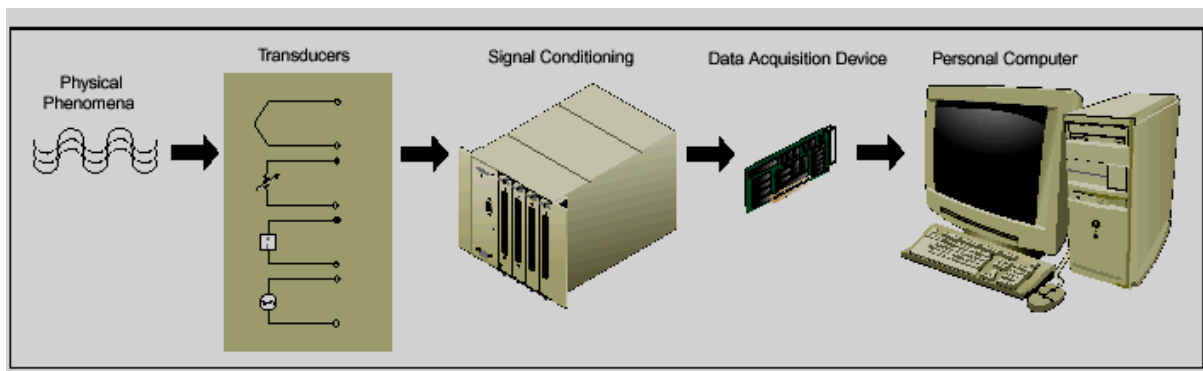
- Máy đo được ghép nối với máy tính
- Nối mạng các máy đo thành hệ thống đo lường
- Hệ thống thu thập số liệu DAS



(a) – Máy đo được ghép nối với máy tính



(b) - Nối mạng các máy đo thành hệ thống đo lường

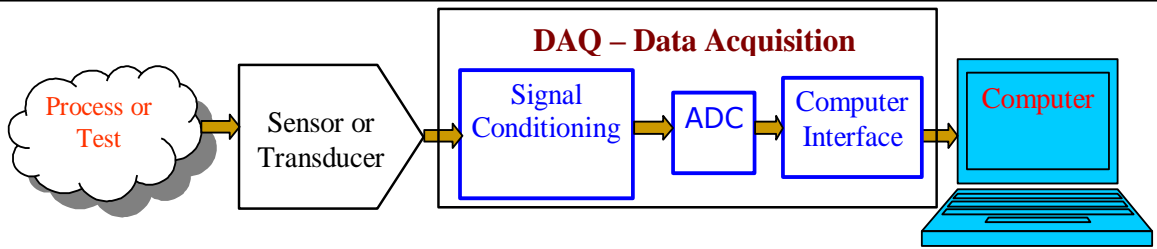


(c) – Hệ thống thu thập số liệu DAS

Hình 3.6 - Hệ thống đo ghép nối với máy tính

+ Hệ thống thu thập số liệu

Hệ thống thu thập số liệu DAS (*Data acquisition (DAQ) systems*) là hệ thống thu thập tín hiệu đo lường từ nhiều nguồn khác nhau, thực hiện số hóa rồi thực hiện lưu trữ, phân tích, đo lường, đánh giá, và biểu diễn trên máy tính. DAS gồm các thành phần chính như Hình 3.7:



Hình 3.7 - Hệ thống thu thập số liệu DAS

1. Sensor or Transducer - Thiết bị cảm biến hoặc Chuyển đổi:

Thu nhận các đại lượng vật lý trong thực tế cần đo như nhiệt độ, cường độ sáng, áp suất, lực cơ học, v.v.., thực hiện biến đổi các đại lượng vật lý phi điện đó thành tín hiệu điện có thể đo được như tín hiệu điện áp hoặc tín hiệu dòng điện. Khái niệm Cảm biến và Chuyển đổi đồng nghĩa với nhau trong hệ thống DAS. Có nhiều dạng Thiết bị Chuyển đổi khác nhau, bảng sau giới thiệu một số loại thiết bị Chuyển đổi cho các đại lượng vật lý phổ biến:

Đại lượng	Thiết bị chuyển đổi
<i>Nhiệt độ</i>	<i>Cặp nhiệt điện, RTD, Điện trở nhiệt</i>
<i>Ánh sáng</i>	<i>Cảm biến ánh sáng</i>
<i>Âm thanh</i>	<i>Microphone</i>
<i>Lực và Áp lực</i>	<i>Strain Gage Chuyển đổi áp điện</i>
<i>Vị trí và độ dịch chuyển</i>	<i>Potentiometer, LVDT, Optical Encoder</i>
<i>Gia tốc</i>	<i>Accelerometer</i>
<i>pH</i>	<i>pH Electrode</i>

2. *Signal Conditioning – Thiết bị gia công thông tin đo (Gọi tắt là Thiết bị Mạch vào)*: Sau thiết bị cảm biến thường yêu cầu có thiết bị gia công thông tin đo để gia công tín hiệu đo phù hợp, chính xác hơn trước khi đưa tới thiết bị số hóa. Thiết bị này có thể bao gồm nhiều chức năng như: khuếch đại tín hiệu, suy hao, lọc nhiễu, cách ly điện, ghép kênh tín hiệu tương tự ... Ngoài ra nhiều loại thiết bị chuyển đổi còn yêu cầu có tín hiệu điện áp hoặc dòng kích thích, hoàn chỉnh mạch cầu, thực hiện tuyến tính hóa, hay khuếch đại để tăng sự chính xác và sự hoàn hảo của thiết bị chuyển đổi. Như vậy Thiết mạch vào có vai trò quan trọng trong hệ thống thu thập số liệu nói riêng trong các hệ thống đo số nói chung. Thiết bị mạch vào được thiết kế dưới dạng module độc lập hoặc các card ghép nối với máy tính, tham khảo Hình 3.8.



Hình 3.8 - Các loại thiết bị mạch vào

Mỗi loại Cảm biến hay thiết bị chuyển đổi có yêu cầu về chức năng của Thiết bị mạch vào khác nhau. Bảng sau là đặc tính điện của các loại thiết bị cảm biến phổ biến và yêu cầu của thiết bị mạch vào cơ bản:

Bảng 3.1 – Các loại thiết bị cảm biến thông dụng

Sensor	Đặc tính điện	Yêu cầu mạch vào
Thermocouple (Cặp nhiệt điện)	Đầu ra điện áp thấp Độ nhạy thấp Đầu ra phi tuyến	Cảm biến nhiệt chuẩn Mạch khuếch đại hệ số lớn Mạch tuyến tính hóa
RTD	Trở kháng thấp (phổ biến 100Ω) Độ nhạy thấp Đầu ra phi tuyến	Yêu cầu dòng kích thích Cấu hình 4-dây/3-dây Mạch tuyến tính hóa
Strain gauge	Thiết bị trở kháng thấp Độ nhạy thấp Đầu ra phi tuyến	Yêu cầu dòng hoặc điện áp kích thích Mạch khuếch đại hệ số lớn Các nhánh cầu Mạch tuyến tính hóa Điện trở sơn tiêu chuẩn
Thermistor (Điện trở nhiệt)	Điện trở Trở kháng và độ nhạy cao Đầu ra phi tuyến	Cần dòng và điện áp kích thích với các điện trở chuẩn Mạch chỉnh tuyến tính
Active Accelerometers	High-level voltage or current output Linear output	Power source Moderate amplification
AC Linear Variable Differential Transformer (LVDT)	AC voltage output	AC excitation Demodulation Linearization

3. *Data Acquisition Device* - Thiết bị thu thập số liệu: Đây là thiết bị phần cứng thực hiện ghép nối máy tính với thế giới bên

ngoài. Thiết bị thu thập số liệu có nhiệm vụ chủ yếu là số hóa tín hiệu tương tự (biến đổi ADC) và tạo ra chuẩn giao tiếp số với máy tính.

Thiết bị thu thập số liệu và Thiết bị mạch có thể được chế tạo riêng, tuy nhiên cũng có thể được ghép chung và gọi là Bộ thu thập số liệu DAQ.

4. *Máy tính cài phần mềm điều khiển và đo lường*: Máy tính được ghép nối với Thiết bị thu thập số liệu thông qua các chuẩn giao tiếp số điển hình như GPIB, USB, Ethernet, RS232, RS485, và được các phần mềm điều khiển thiết bị cũng như phần mềm đo lường. Các quá trình lưu trữ số liệu cũng như thực hiện xử lý số liệu, tính toán đo lường, cũng như hiển thị kết quả được thực hiện trên phần mềm đo lường đó. Ngoài ra hiện nay có có nhiều phần mềm cho phép người sử dụng lập trình để tạo ra các chức năng điều khiển và đo lường mới, điển hình nhất là phần mềm LABVIEW của NI.

3.4. MỘT SỐ MẠCH ĐO LƯỜNG VÀ GIA CÔNG TÍN HIỆU ĐO CƠ BẢN

Trong kỹ thuật đo lường điện tử, quá trình đo lường được thực hiện nhờ mạch đo lường và gia công tín hiệu. Chúng là các mạch điện thực hiện việc thu nhận tín hiệu đo, biến đổi, gia công, so sánh, tính toán ... tín hiệu đo và được phối hợp với nhau trong một hệ vật lý thống nhất tạo ra các thiết bị đo, máy đo, hệ thống đo.

Theo chức năng của các mạch đo và gia công tín hiệu ta có thể phân loại thành nhiều loại mạch đo như sau:

- *Mạch tỉ lệ*: Mạch thực hiện một phép nhân, hoặc chia tín hiệu với hệ số k , ví dụ như: Mạch suy giảm (mạch phân áp, chia dòng), biến áp, biến dòng, mạch ghép và chia công suất, v.v..

- *Mạch khuếch đại*: Cũng giống như mạch tỉ lệ, mạch khuếch đại có nhiệm vụ nhân thêm tham số nào đó của tín hiệu với một hệ số K (hệ số khuếch đại), tuy nhiên ở mạch khuếch đại thì công suất ra lớn hơn công suất vào (điều này ngược với mạch tỉ lệ), nghĩa là đại lượng đầu vào điều khiển đại lượng ra).

- *Mạch gia công và tính toán*: bao gồm các mạch thực hiện các phép tính đại số như cộng, trừ, nhân, chia, tích phân, vi phân, v.v..

- *Mạch so sánh tương tự*: là mạch so sánh giữa 2 điện áp.

- *Mạch cầu*.

- *Mạch tạo hàm*: Là mạch tạo ra những hàm số theo yêu cầu của phép đo nhằm mục đích tuyến tính hóa các đặc tính của tín hiệu đo ở đầu ra các bộ phận cảm biến, ví dụ như các mạch bình phương, lũy thừa (exp), logarit (log), v.v..

- *Mạch biến đổi A/D, D/A, mạch S&H (lấy mẫu và giữ mẫu)*.

- *Mạch lọc và mạch cộng hưởng tương tự*.

- *Mạch số và vi xử lý*.

...

Mạch điện được sử dụng trong đo lường điện tử rất đa dạng, một số mạch đo đặc thù trong đo lường mới được trình bày trong phần này.

3.5. CƠ CẤU CHỈ THỊ ĐO LƯỜNG

Cơ cấu chỉ thị đóng một vai trò quan trọng trong thiết bị đo, nó có nhiệm vụ hiển thị chính xác kết quả đo dưới dạng phù hợp với khả năng nhận biết của con người. Cơ cấu chỉ thị cũng ảnh hưởng đến độ chính xác, tốc độ của máy đo... Trong thực tế có nhiều dạng cơ cấu chỉ thị khác nhau dùng cho đo lường, mỗi loại cơ cấu đo có những ưu nhược điểm khác nhau về kỹ thuật đo, giá

thành, về công nghệ chế tạo... Các loại cơ cấu chỉ thị phổ biến như sau:

- + Các cơ cấu chỉ thị kim.
- + Ống tia điện tử CRT
- + Cơ cấu chỉ thị số (dùng LED 7 đoạn hay LCD 7 đoạn).
- + Màn hình ma trận (LED, LCD, Flasma, OLED...).

3.5.1 Cơ cấu chỉ thị kim (Cơ cấu đo điện cơ bản - CCD)

Cơ cấu chỉ thị kim hay còn gọi là cơ cấu đo điện cơ bản (CCĐ) dùng nhiều trong các thiết bị đo điện (như đo dòng điện, đo điện áp, đo công suất, đo điện trở, ...) ở tần số thấp. Đây là những dụng cụ đo biến đổi thẳng. Đại lượng điện cần đo X (dòng điện mang thông tin của đối tượng đo) được biến đổi thành góc quay của phần động (phần có gắn kim chỉ thị) α so với phần tĩnh $\alpha=f(X)$

Nguyên lý cấu tạo chung của CCD:

Cấu tạo của CCD bao gồm 2 thành phần cơ bản : phần tĩnh và phần động. CCD hoạt động theo nguyên tắc biến đổi liên tục điện năng thành cơ năng làm quay phần động của nó. Trong quá trình quay lực cơ sinh công cơ học một phần thắng lực ma sát, một phần làm biến đổi thế năng phần động.

Quá trình biến đổi năng lượng trong CCD như sau: Khi có dòng điện I_x (hoặc điện áp U_x) vào CCD sẽ có sự biến đổi thành năng lượng điện từ W_e , W_e tạo ra sự tương tác với phần động và phần tĩnh và tạo ra Momen quay M_q làm quay phần động một góc α tỷ lệ với $f(I_x)$ hoặc $f(U_x)$.

Giả sử cơ cấu đo có n phần tĩnh điện (mang điện tích) và n cuộn dây.

Thông thường điện áp được đưa vào cuộn dây. Năng lượng điện từ sinh ra được xác định như sau:

$$W_e = \frac{1}{2} \sum_{i=1}^{i=n-1} \sum_{j=i-1}^{j=1} C_{ij} U_{ij}^2 + \frac{1}{2} \sum_{i=1}^n L_i I_i^2 + \frac{1}{2} \sum_{i=1}^{i=n-1} \sum_{j=i-1}^{j=n} M_{ij} I_i I_j$$

Trong đó:

+ i : cuộn dây thứ i.

+ j : phần tử mang điện tích thứ j.

+ $C_{ij} U_{ij}$ điện áp và điện dung giữa 2 phần tử tích điện i và j.

+ $I_i I_j$: dòng điện trong các cuộn dây i và j.

+ L_i : điện cảm của cuộn dây i

+ M_{ij} : hồ cảm giữa hai cuộn dây i và j

Năng lượng điện từ sinh ra và phụ thuộc vào điện áp, điện dung, dòng điện, cuộn cảm, và hồ cảm.

Tương tác giữa phần tĩnh và phần động tạo ra 1 momen quay bằng sự biến thiên của năng lượng từ trên sự biến thiên góc quay.

$$M_q = \frac{dW_e}{d\alpha}$$

Để tạo ra sự phụ thuộc giữa góc quay và giá trị đo, trong khi đo người ta sử dụng thêm lò xo phản kháng để tạo ra momen phản kháng chống lại sự chuyển động của phần động.

$$M_{pk} = -D.\alpha$$

Trong đó: D là hệ số của lò xo phản kháng, α là góc lệch của kim chỉ thị.

Kim chỉ thị sẽ dừng lại ở vị trí cân bằng khi:







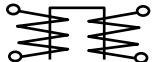

$$M_{pk} = -M_q \Leftrightarrow D\alpha = \frac{dW_e}{d\alpha} \Rightarrow \alpha = \frac{1}{D} \frac{dW_e}{d\alpha}$$

W_e : phụ thuộc vào điện áp U_x , dòng điện I_x đặt vào cuộn dây.

Biểu thức trên được gọi là phương trình đặc trưng của thang đo, cho ta biết đặc tính của thang đo và tính chất của CCD.

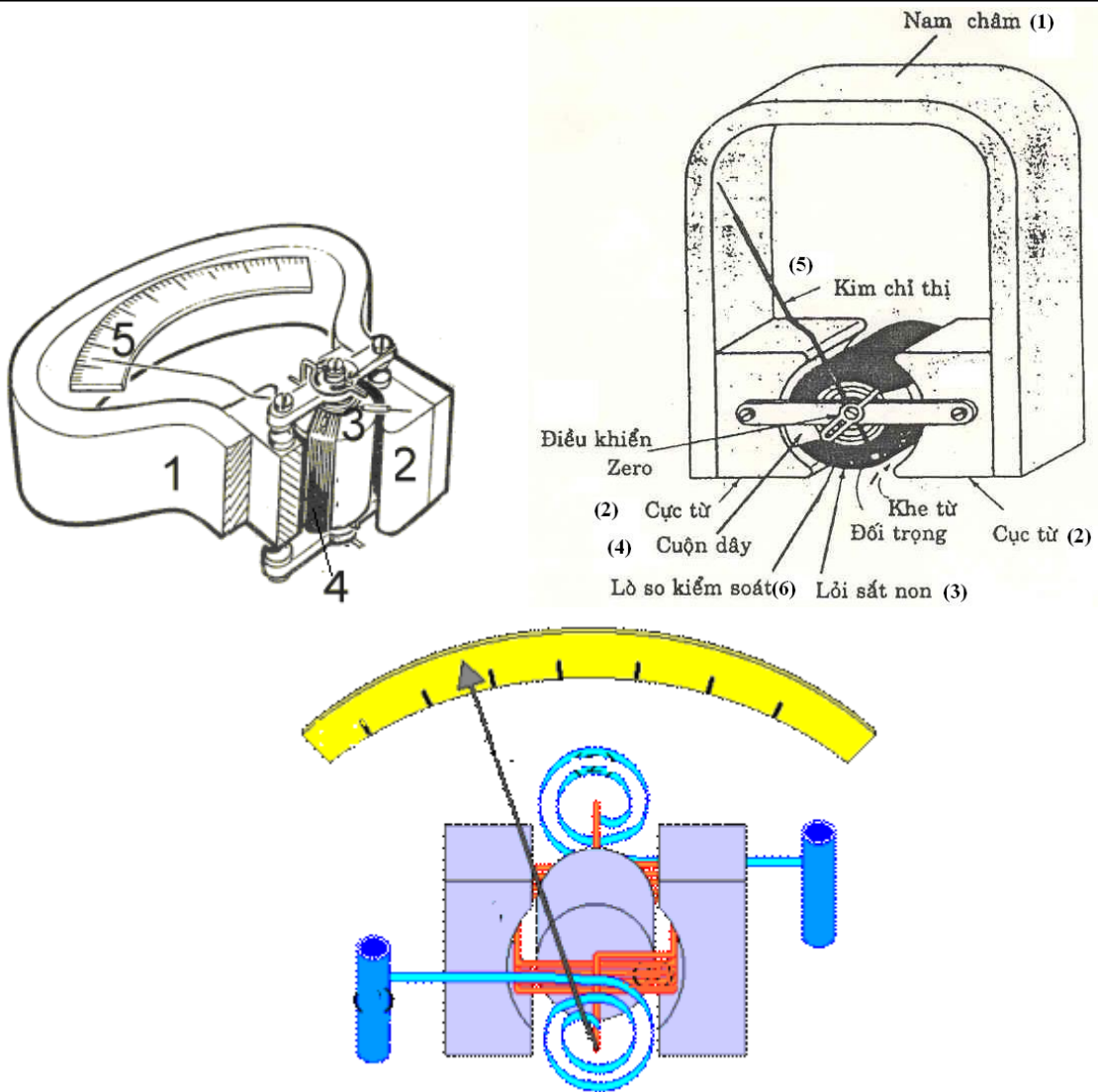
Ngoài 2 momen cơ bản trên, trong thực tế phần độ còn chịu tác dụng của nhiều momen khác như momen ma sát, momen cản dũa, momen động lượng ...

Mỗi dạng cơ cấu đo có cách tạo ra năng lượng điện từ và cách biến đổi thành cơ năng tạo ra momen quay khác nhau. Dựa vào các biến đổi đó người ta phân chia CCD thành các loại khác nhau như sau:

<i>Loại cơ cấu đo</i>	<i>Ký hiệu</i>
<i>Cơ cấu đo từ điện</i>	
<i>Cơ cấu đo điện từ</i>	
<i>Cơ cấu đo điện động</i>	
<i>Cơ cấu đo tĩnh điện</i>	
<i>Cơ cấu đo cảm ứng</i>	
<i>Logô mét điện động</i>	
<i>Logô mét điện từ</i>	
<i>Logô mét từ điện</i>	

a. Cơ cấu đo từ điện

Cơ cấu đo từ điện hoạt động theo nguyên lý biến đổi điện năng thành cơ năng tạo ra momen quay nhờ sự tương tác giữa từ trường của 1 nam châm vĩnh cửu và từ trường của dòng điện I qua khung dây động.



Hình 3.9 – Cấu tạo của cơ cấu đo từ điện

Cấu tạo

Cấu tạo của cơ cấu đo từ điện như hình Hình 3.9, gồm 2 phần cơ bản:

Phần tĩnh: Gồm nam châm vĩnh cửu (1) hình chữ U được chế tạo bằng thép đặc biệt như hợp kim Vonfram, hợp kim Crôm, 2 má cực từ (2), lõi sắt từ hình trụ (3). Giữa (2) và (3) tạo thành khe hẹp hình vành khuyên cho phép khung dây quay xung quanh và có từ trường đồng hướng tâm, khe hẹp này có độ từ cảm B đồng đều.

Phần động: Gồm :

- *Khung quay (4)* – khung chữ nhật bằng nhôm, trên khung có cuộn dây đồng các điện (cỡ 0,03 ÷ 0,2mm) cho phép dòng điện I chạy qua. Toàn bộ khối lượng khung quay phải càng nhỏ càng tốt sao cho momen quán tính rất nhỏ. Khung quay được đặt trên trục quay hoặc bởi dây treo. Dòng điện I được đưa vào khung dây thông qua trục của khung dây.

- *Kim chỉ thị (5)* được gắn chặt trên trục quay hoặc dây treo. Phía sau kim chỉ thị có mang đối trọng để sao cho trọng tâm của kim chỉ nằm trên trục quay hoặc dây treo và ngoài ra còn có vít điều chỉnh lệch không (Điều khiển zero).

- *Lò xo phản kháng (6)* một đầu gắn vào trục quay đầu kia được giữ cố định có nhiệm vụ kéo kim chỉ thị về vị trí ban đầu hoặc tạo ra lò xo phản kháng giữ kim chỉ thị tại vị trí cân bằng.

Nguyên lý hoạt động

Khi có dòng điện I qua khung dây sẽ tạo nên năng lượng điện từ và tương tác với từ trường B của nam châm vĩnh cửu tạo ra momen quay:

$$M_q = \frac{dW_e}{d\alpha} = I \frac{d\phi}{d\alpha}$$

Trong đó: $d\phi$ là độ biến thiên của từ thông qua khung dây N vòng, diện tích là S:

$$d\phi = B.N.S.d\alpha .$$

+ $d\alpha$: độ biến thiên góc quay của khung dây.

$$\Rightarrow M_q = I.B.N.S$$

Mômen quay M_q làm quay khung dây, giả sử kim chỉ thị lệch một góc α , thì momen phản kháng do lò xo (6) sinh ra tác động lên khung dây tăng: $M_{pk} = -D.\alpha$ (D- Hệ số của lò xo phản kháng).

Kim chỉ thị sẽ dừng lại ở vị trí cân bằng khi:

$$\begin{aligned}M_q &= -M_{pk} \\ \Leftrightarrow I.B.N.S &= D\alpha \\ \Leftrightarrow \alpha &= \frac{B.N.S}{D}.I = S_0.I\end{aligned}$$

Trong điều kiện tiêu chuẩn $S_0 = \frac{B.N.S}{D} = const$ - được gọi là độ nhạy của CCD từ điện.

Kết luận: Độ lệch góc quay của kim chỉ thị α tỷ lệ tuyến tính với cường độ dòng điện qua khung dây. Như vậy, có thể khắc độ thang đo của dòng điện I tuyến tính theo góc quay của kim chỉ thị.

Đặc tính của cơ cấu đo từ điện:

- Thang đo tuyến tính.
- Chỉ làm việc với dòng 1 chiều qua khung dây.
- Độ nhạy dòng điện của cơ cấu đo từ điện:

$$S_i = \frac{d\alpha}{dI} = S_0$$

Nghĩa là độ nhạy dòng điện được tương ứng với sự biến thiên của góc quay khi có sự biến thiên của dòng điện. Trong thực tế người ta thường dùng tham số dòng điện toàn thang I_{tt} – dòng điện lớn nhất cho phép qua CCD và khi đó kim chỉ thị vị trí cực đại α_{max} (thường bằng khoảng 105^0) – để chỉ độ nhạy. Có thể tăng độ nhạy bằng cách tăng M_q và giảm M_{pk} .

- Dòng toàn thang (I_{tt}) rất nhỏ (vài μA)
- Độ nhạy điện áp của cơ cấu: $S_v = \frac{d\alpha}{dU}$. Nếu nội trở của khung dây là R_i thì:

$$S_v = \frac{d\alpha}{R_i dI} = \frac{1}{R_i} S_i$$

Ưu điểm của cơ cấu đo từ điện: CCD từ điện có ưu điểm so với những CCD khác nhờ những điểm sau đây:

- Độ chính xác cao, có thể tạo ra các thang đo có cấp chính xác tới 0,5%, do từ trường của nam châm vĩnh cửu mạnh nên độ nhạy ít bị ảnh hưởng của từ trường bên ngoài.

- Công suất tiêu thụ nhỏ, tùy theo dòng I_{tt} mà công suất tiêu thụ khoảng từ $25\mu W$ đến $200\mu W$.

- Phương trình đặc tính là tuyến tính nên có thể tạo thang đo tuyến tính.

Nhược điểm của cơ cấu đo từ điện

- Cuộn dây của khung quay thường chịu đựng quá tải nhỏ nên thường dễ bị hư hỏng nếu có dòng điện quá lớn đi qua.

- Chỉ sử dụng với dòng một chiều.

- Cấu tạo phức tạp, dễ bị hư hỏng khi có va đập mạnh.

Ứng dụng:

Cơ cấu đo từ điện được dùng rất nhiều làm cơ cấu chỉ thị cho các thiết bị đo điện như Vôn mét, Ampe mét, dụng cụ đo điện vạn năng, cơ cấu chỉ thị trong phép đo cầu cân bằng...



Hình 3.7 - Một số thiết bị đo điện sử dụng CCD từ điện

b. Cơ cấu đo điện từ

Cơ cấu đo điện từ hoạt động theo nguyên lý: năng lượng điện từ được biến đổi liên tục thành cơ năng nhờ sự tương tác giữa từ trường của cuộn dây tĩnh khi có dòng điện đi qua với phần động của cơ cấu là các lá sắt từ.

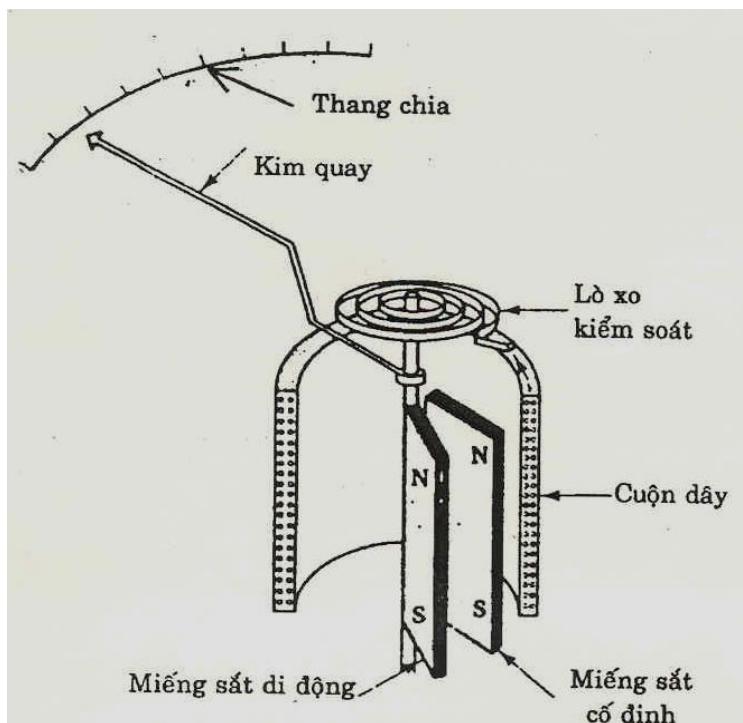
CCĐ điện từ có 2 loại:

Loại lực hút (loại cuộn dây hình dẹt) có cấu tạo như Hình 3.10.

Loại lực đẩy (loại cuộn dây hình tròn) có cấu tạo như Hình 3.11.

Cấu tạo

+ **Loại cuộn dây hình tròn:**

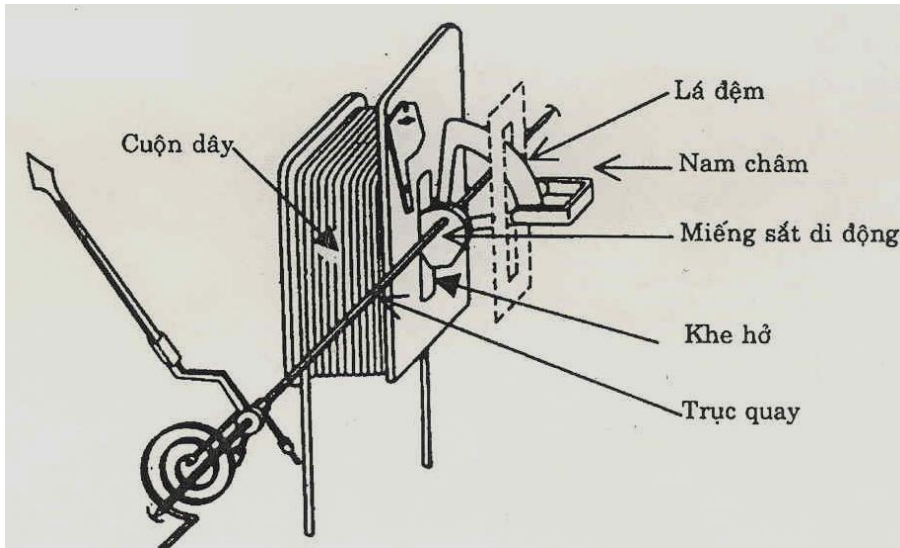


Hình 3.10 - Cơ cấu điện từ loại cuộn dây hình tròn

- Phần tĩnh: là 1 cuộn dây hình trụ, phía trong thành ống có gắn lá sắt từ mềm uốn quanh.

- Phần động: gồm 1 lá sắt từ cũng được uốn cong và gắn vào trục quay nằm đối diện. Trên trục quay có gắn kim chỉ thị và lò xo phản kháng.

+ **Loại cuộn dây dẹt:**



Hình 3.11 – Cơ cấu điện tử loại cuộn dây dẹt

- Phần tĩnh: gồm 1 cuộn dây dẹt, ở giữa có 1 khe hẹp.
- Phần động: Gồm 1 đĩa sắt từ được gắn lệch tâm, chỉ 1 phần nằm trong khe hẹp và có thể quay xung quanh trục. Trên trục của đĩa sắt từ có gắn kim chỉ thị và lò xo phản kháng.

Nguyên lý hoạt động chung:

Cuộn dây tĩnh khi có dòng điện I (một chiều hoặc xoay chiều) đi qua sẽ tạo ra 1 năng lượng từ:

$$W_{dt} = \frac{1}{2} LI^2$$

Trong đó: L là điện cảm cuộn dây, tùy thuộc vào vị trí tương đối của lá sắt từ động và tĩnh. $L=f(x)$.

Momen quay là: $M_q = \frac{dW_{dt}}{d\alpha}$

Khi kim chỉ thị quay, mômen phản kháng tăng: $M_{pk} = -D\alpha$

Tại vị trí cân bằng:

$$\begin{aligned}M_{pk} &= -M_q \\ \Leftrightarrow D\alpha &= \frac{dW_{dt}}{d\alpha} = \frac{1}{2} I^2 \frac{dL}{d\alpha} \\ \Leftrightarrow \alpha &= \frac{1}{2D} \frac{dL}{d\alpha} I^2, \quad S_0 = \frac{1}{2D} \frac{dL}{d\alpha} \\ \Rightarrow \alpha &= S_0 I^2\end{aligned}$$

Góc quay của kim chỉ thị tỷ lệ với bình phương của dòng điện qua cuộn dây.



Hình 3.12 – Đồng hồ đo điện áp cao sử dụng CCD điện từ

Đặc điểm của CCD điện từ:

- Tiêu thụ năng lượng nhiều hơn cơ cấu đo từ điện.
- Làm việc được với cả dòng điện một chiều và xoay chiều.
- Thang đo phi tuyến.
- Công nghệ chế tạo dễ dàng hơn, cơ cấu vững chắc, khả năng chịu tải tốt.
- Độ nhạy kém do từ trường phần tĩnh yếu.
- Có hiện tượng từ dư trong lá sắt non nên kém chính xác hơn cơ cấu đo từ điện.
- Do từ trường tạo ra bởi cuộn dây nhỏ nên dễ bị ảnh hưởng bởi từ trường bên ngoài, cần phải bảo vệ bằng cách chắn từ cho cơ cấu.

- Độ chính xác thấp do dễ bị ảnh hưởng của từ trường bên ngoài và do tổn hao của sắt từ lớn. Tuy nhiên vẫn được dùng nhiều trong các loại đồng hồ đo điện áp cao.

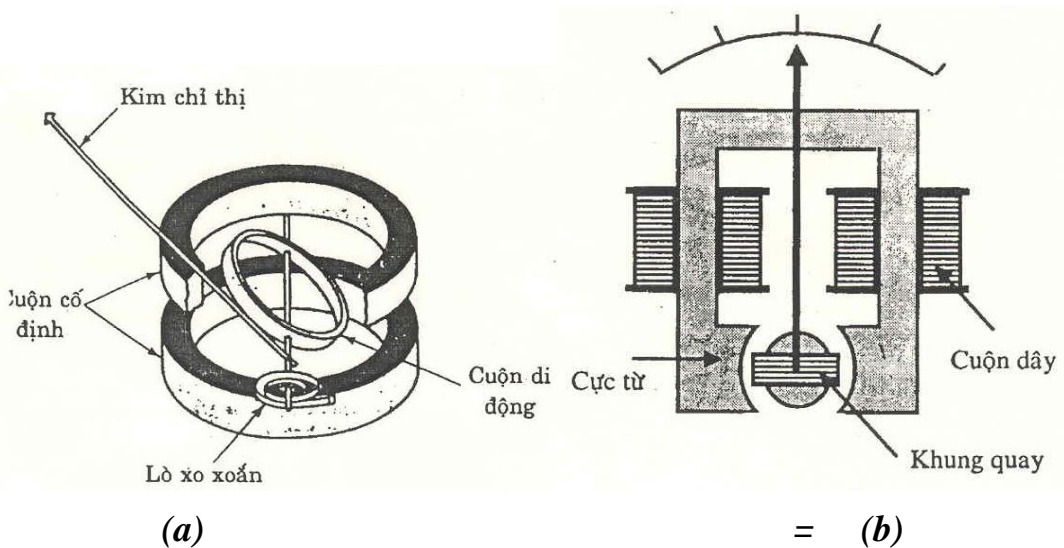
c. Cơ cấu đo điện động

Là cơ cấu có sự phối hợp giữa cơ cấu từ điện và cơ cấu điện từ. Hoạt động theo nguyên lý biến đổi liên tục điện năng thành cơ năng nhờ sự tương tác giữa từ trường của cuộn dây tĩnh và cuộn dây động khi có dòng điện đi qua.

Cấu tạo

Cơ cấu đo điện động cũng có 2 loại là Cơ cấu điện động (a) và cơ cấu sắt điện động (b), cấu tạo như Hình 3.13 .

Cấu tạo cơ cấu điện động gồm có cuộn dây tĩnh và cuộn dây động (khung quay). Thông thường cuộn dây động không có lõi sắt non tránh được hiện tượng từ trễ và dòng điện xoáy. Cuộn động nằm trong vùng từ trường được tạo ra bởi cuộn tĩnh. Nếu cuộn tĩnh được cuốn trên một lõi sắt từ thì đó là cơ cấu sắt điện động.



Hình 3.13 – Cơ cấu đo điện động

Nguyên lý hoạt động

Khi có dòng điện I_1, I_2 (một chiều hoặc xoay chiều) đi vào cuộn dây động và cuộn tĩnh sẽ tạo ra momen quay:

$$M_q = K_q I_1 I_2 = NBSI_1 I_2 \text{ (dòng điện DC)}$$

$$\text{Hoặc } M_q = K_q \left[\frac{1}{T} \int i_1 i_2 dt \right] \text{ (dòng điện AC)}$$

$$\text{Vậy góc quay } \alpha = \frac{K_q}{D} I_1 I_2 \text{ hoặc } \alpha = \frac{K_q}{D} \left[\frac{1}{T} \int i_1 i_2 dt \right]$$

Trong đó D là hệ số của lò xo phản kháng hoặc của dây treo.

Để thang đo tuyến tính theo $I_1 I_2$ thì K_q/D là hằng số.

Đặc điểm của cơ cấu đo điện động

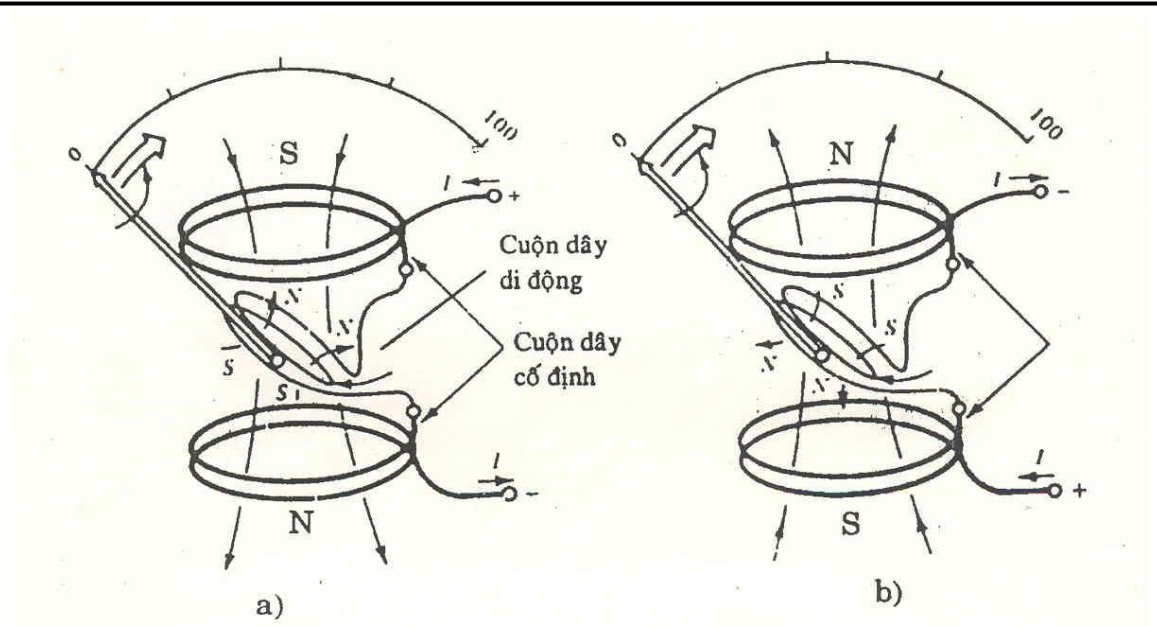
Cơ cấu đo điện động có ưu điểm là nhược điểm của cơ cấu từ điện và cơ cấu điện từ

Thường dùng làm bộ chỉ thị cho Vônmet hoặc Ampemét hay Watt mét công suất tải 1 pha hay 3 pha.

Ngoài ra người ta còn sử dụng để chế tạo tỷ số kế điện động dùng đo hệ số công suất $\cos\phi$.

Chiều quay của cơ cấu điện động và sắt điện động được xác định trước khi hoạt động với dòng xoay chiều (như Hình 3.14). Như vậy khi kim chỉ thị của cơ cấu bị lệch ngược thì phải đổi cực tính của cuộn dây để kim chỉ thị quay thuận

Cơ cấu điện động hay được sử dụng cho thiết bị đo công suất của điện áp cao.



Hình 3.14 – Chiều quay của kim chỉ thị phụ thuộc vào chiều dòng điện



Hình 3.15 – Đồng hồ đo công suất điện áp cao dùng CCD điện động.

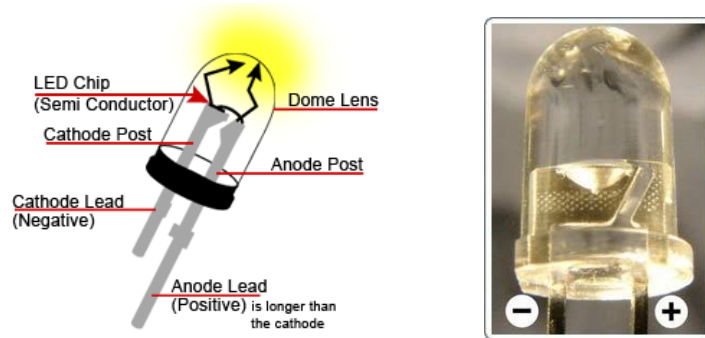
3.5.2 Thiết bị chỉ thị dùng LED

a. Cơ cấu chỉ thị dùng LED- Light emitting diode

a.1. LED đơn

LED là một tiếp xúc p-n, vật liệu chế tạo đều là các liên kết của nguyên tố nhóm 3 và nhóm 5 của bảng hệ thống tuần hoàn

Mendeleeev như GaAs (LED có màu đỏ), GaP (LED có màu đỏ hoặc màu lục), GaAsP (LED có màu đỏ hoặc vàng).



Hình 3.16 – LED đơn

Khi LED được phân cực thuận các hạt dẫn đa số khuếch tán ồ ạt qua tiếp xúc P-N (điện tử tự do từ n sang p, lỗ trống từ p sang n) chúng gặp nhau sẽ tái hợp và phát sinh ra photon ánh sáng. Cường độ phát sáng của LED tỉ lệ với dòng điện qua điốt. Độ sụt áp khi phân cực thuận điốt là 1,2V và dòng thuận khi có độ chói hợp lí là 20mA.

Để có ánh sáng có màu khác nhau thì sử dụng loại bán dẫn khác nhau hoặc dùng nhựa bọc có màu khác nhau. Thông thường LED phát ra tia hồng ngoại hên người ta thường bao quanh LED một lớp Phosphor vì vậy do bức xạ của Phosphor nhìn thấy ta nhận ra được ánh sáng phát ra.

Nhược điểm của LED là cần dòng tương đối lớn, nhưng ưu điểm của nó là nguồn điện áp một chiều thấp, khả năng chuyển mạch nhanh, bền, kích thước nhỏ.

➤ Tính chất của LED

Tùy theo mức năng lượng giải phóng cao hay thấp mà bước sóng ánh sáng phát ra khác nhau (tức màu sắc của LED sẽ khác nhau). Mức năng lượng (và màu sắc của LED) hoàn toàn phụ thuộc vào cấu trúc năng lượng của các nguyên tử chất bán dẫn. LED thường có điện thế phân cực thuận cao hơn điốt thông

thường, trong khoảng 1,5 đến 3Volt. Nhưng điện thế phân cực nghịch ở LED thì không cao. Do đó, LED rất dễ bị hư hỏng do điện thế ngược gây ra.

➤ **Cách xác định hai cực của LED**

Để phân biệt chân Anode và chân Catode của LED, ta dùng đồng hồ kim để ở thang đo điện trở. Hai đầu que đo có điện áp (do nguồn pin lắp trong đồng hồ phát ra) que đen là dương nguồn, que đỏ là âm nguồn. Khi có thông dòng qua LED làm LED sáng, cực nào của LED nối que dương là cực dương, cực kia là cực âm.

Hai cực của LED có thể phân biệt bằng cách nhìn vào 2 khối bán dẫn nằm bên trong LED, cái nào to hơn là cực âm, nhỏ hơn là cực dương.

➤ **Chọn điện trở cho LED**

Việc mắc nối tiếp R để hạn chế dòng điện qua LED là cần thiết . Dòng điện sẽ quyết định cường độ sáng của LED, có nghĩa là khi tăng dòng lên thì LED sẽ sáng mạnh hơn, thông thường từ 10 đến 20mA.

Khi có dòng chạy qua, thì điện áp rơi trên LED ở khoảng 1,6V. Vì vậy nên lắp thêm R để điều khiển dòng - điều chỉnh độ sáng theo mong muốn.

Thông số cơ bản khi chọn LED:

Màu	Điện áp
<i>Infrared</i>	<i>1.6 V</i>
<i>Red</i>	<i>1.8 V ÷ 2.1 V</i>
<i>Orange</i>	<i>2.2 V</i>
<i>Yellow</i>	<i>2.4 V</i>
<i>Green</i>	<i>2.6 V</i>
<i>Blue</i>	<i>3.0 V ÷ ÷ 3.5 V</i>

White	$3.0\text{ V} \div 3.5\text{ V}$
Ultraviolet	3.5 V

-Ứng dụng của LED.

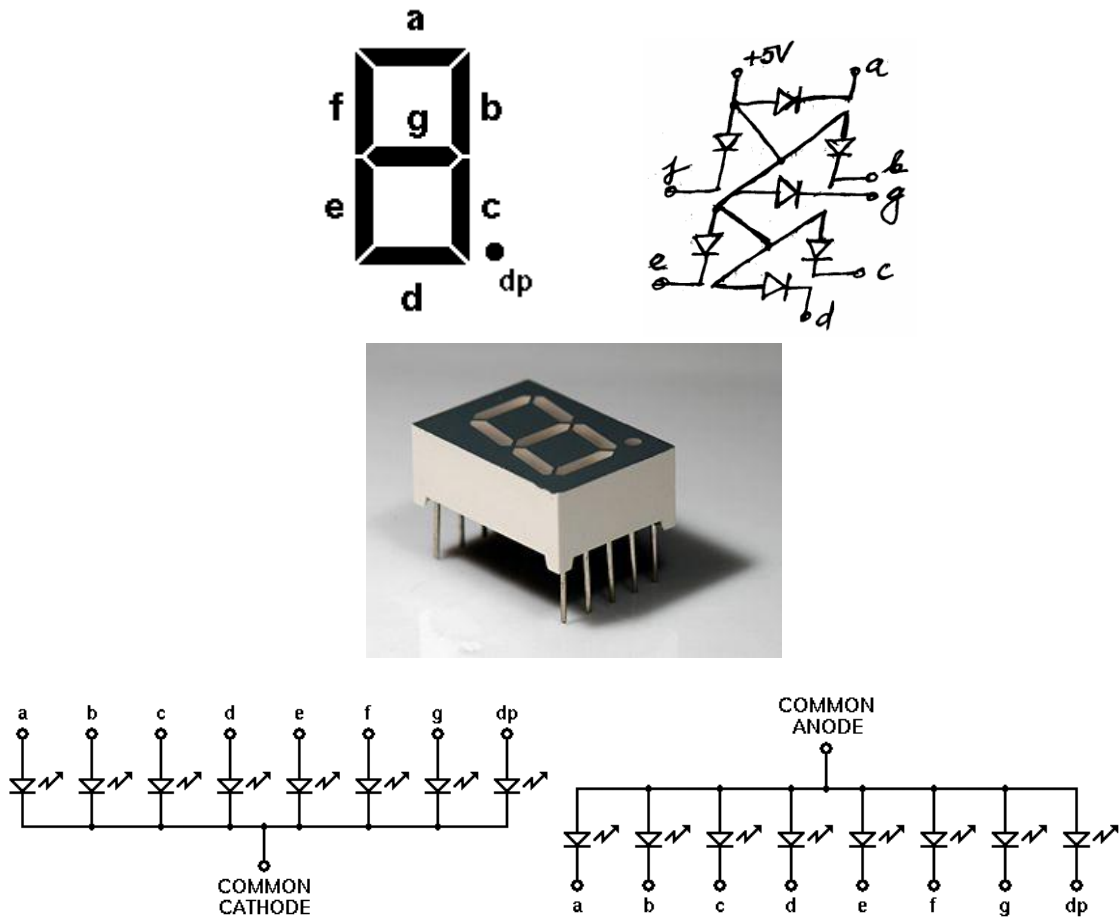
Ngày nay, LED được coi là một giải pháp tiết kiệm năng lượng mới. Với các ưu điểm nổi bật như tiêu hao nhiệt rất ít, LED hầu như không nung nóng môi trường xung quanh; ánh sáng đèn LED ổn định, không gây chói, mỏi mắt, không phát ra tia cực tím; đèn LED có tuổi thọ lên đến 80.000 – 100.000 giờ. Vì vậy, đèn LED ngày càng được ứng dụng nhiều trong thực tế. LED được dùng để làm bộ phận hiển thị trong các thiết bị điện, điện tử, biển quảng cáo, đèn trang trí, đèn giao thông... Đèn chiếu sáng bằng LED có ưu điểm bền, gọn nhẹ, tiết kiệm năng lượng.

+ LED được dùng làm bộ phận hiển thị trong các thiết bị điện tử



a.2. LED 7 đoạn

Các dụng cụ đo hiển thị số thường dùng bộ chỉ thị 7 đoạn sáng LED ghép lại với nhau theo hình số 8. Khi cho dòng điện chạy qua những đoạn thích hợp có thể hiện hình bất kì số nào từ 0-9.



Hình 3.17 - Cơ cấu LED 7 đoạn

Các cách mắc LED thông dụng: LED 7 đoạn sáng Anốt chung, LED 7 đoạn sáng Katốt chung.

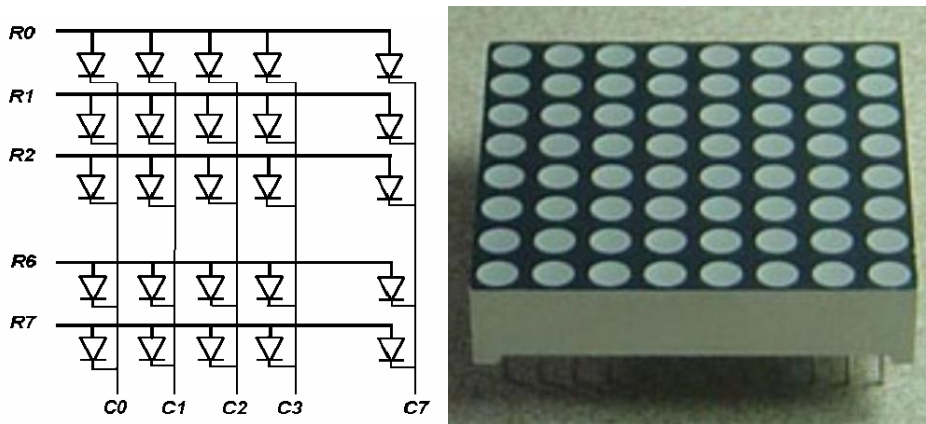
LED 7 đoạn sáng Katốt chung: Katốt của tất cả các điốt đều được nối chung với điểm có điện thế bằng 0 (hay cực âm của nguồn). Tác động vào đầu vào (Anốt) của điốt mức logic 1 → điốt sáng.

LED 7 đoạn sáng Anốt chung: các anốt được nối chung với cực dương của nguồn (mức logic 1). Tác động vào đầu vào (Katốt) của điốt mức logic 0 → điốt sáng.

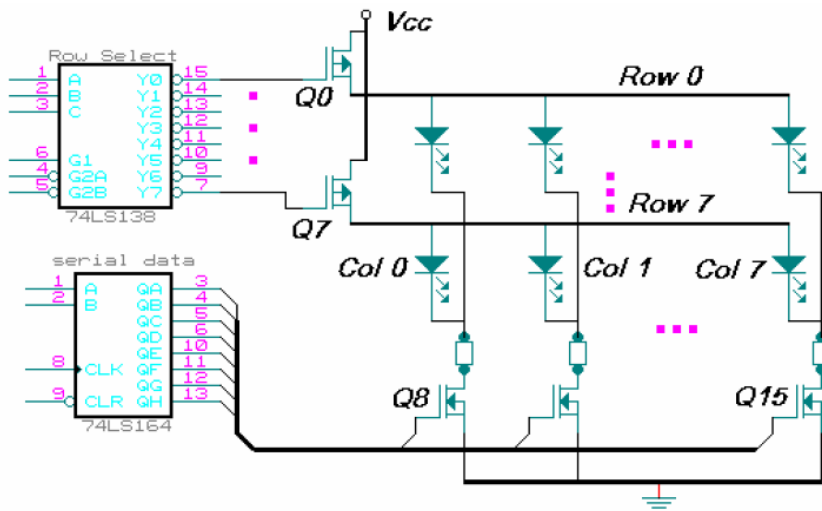
a.3. Màn hình ma trận LED

Các điểm LED được sắp xếp thành ma trận điểm sáng. Ví dụ ma trận LED8x8 như Hình 3.18, trong đó các tín hiệu điều khiển

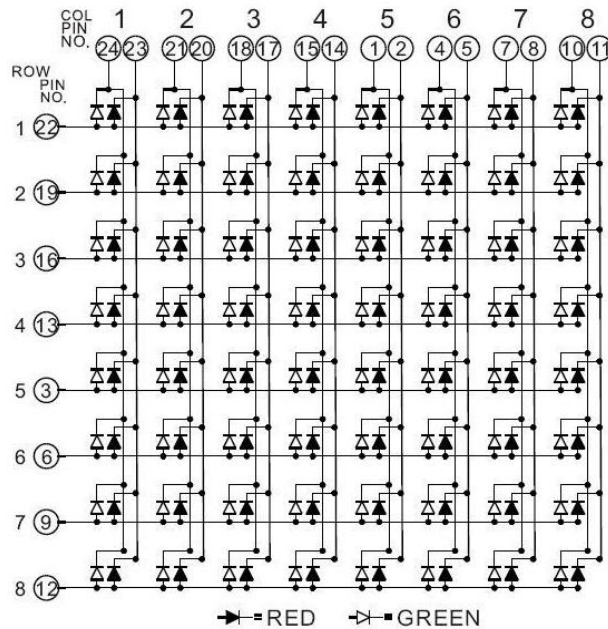
hàng R_i được nối với Anode của tất cả các LED trên cùng một hàng, còn các tín hiệu điều khiển cột C_i cũng được nối với Cathode của tất cả các LED trên cùng một cột. Khi có một tín hiệu điều khiển ở cột và hàng, các chân Anode của các led trên hàng tương ứng được cấp điện áp cao, đồng thời các chân Cathode của các led trên cột tương ứng được cấp điện áp thấp. Tuy nhiên lúc đó chỉ có một LED sáng, vì nó có đồng thời điện thế cao trên Anode và điện thế thấp trên Cathode. Như vậy khi có một tín hiệu điều khiển hàng và cột, thì tại một thời điểm chỉ có duy nhất một led tại chỗ gặp nhau của hàng và cột là sáng. Các bảng quang báo với số lượng led lớn hơn cũng được kết nối theo cấu trúc như vậy.



Hình 3.18 Ma trận LED



Hình 3.19 - Ví dụ mạch điều khiển ma trận LED



Hình 3.20 - Sơ đồ chân ma trận LED 8x8 hai màu (M23088C/DEG)

Ma trận led có thể là loại chỉ hiển thị được một màu hoặc hiển thị được 2 màu trên một điểm, khi đó led có số chân ra tương ứng: đối với ma trận LED 8x8 hiển thị một màu thì số chân ra là 16, trong đó 8 chân dùng để điều khiển hàng và 8 chân còn lại dùng để điều khiển cột. Đối với loại 8x8 có 2 màu thì số chân ra của LED là 24 chân, trong đó có 8 chân dùng để điều khiển cột (hoặc hàng) chung cho cả hai màu, 16 chân còn lại thì 8 chân dùng để điều khiển hàng (hoặc cột) của màu thứ nhất, 8 chân còn lại dùng để điều khiển hàng (hoặc cột) của màu thứ 2.

3.5.3 Thiết bị chỉ thị dùng LCD - Liquid Crystal Display

a. Nguyên lý của màn hình LCD

Tinh thể lỏng là tên trạng thái của một vài hợp chất hữu cơ đặc biệt. Các chất này nóng chảy ở 2 trạng thái: lúc đầu ở trạng thái nóng chảy liên tục, sau đó nếu nhiệt độ tiếp tục tăng thì chuyển sang chất lỏng đẳng hướng bình thường. Pha trung gian giữa hai

trạng thái này là trạng thái tinh thể lỏng (vừa có tính chất lỏng vừa có tính chất tinh thể).

- Các phân tử tinh thể lỏng sắp xếp dọc theo khe rãnh.

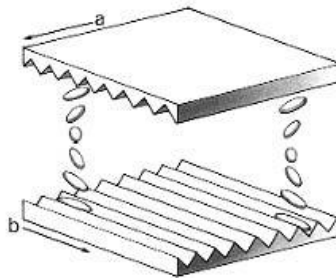
- Ở trạng thái tự nhiên, các phân tử tinh thể lỏng sắp xếp không theo trật tự nào cả.

- Khi được tiếp cận với bề mặt có khe rãnh, các phân tử tinh thể lỏng sắp xếp song song dọc theo khe rãnh.



Hình 3.21 - Trạng thái tự nhiên Khi tiếp cận với bề mặt có khe rãnh

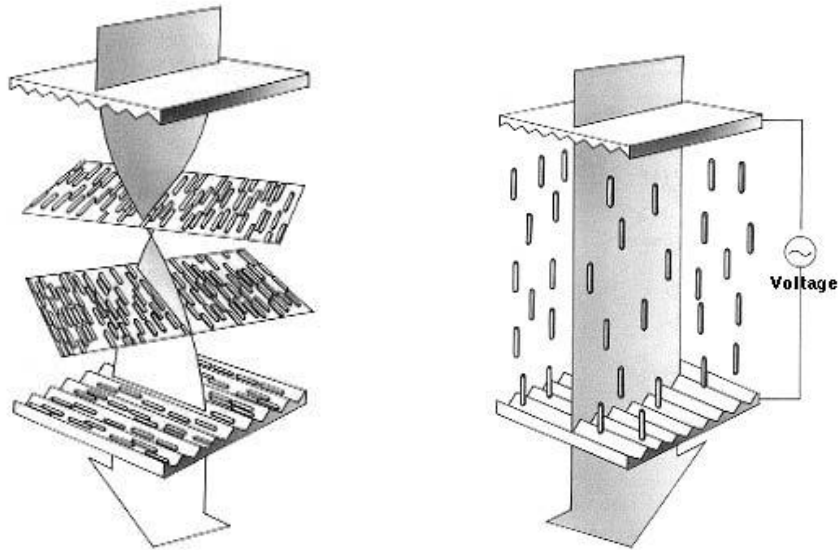
- Khi các tinh thể lỏng đan xen vào giữa các phiến trên và phiến dưới chúng sắp xếp thẳng hàng với khe rãnh lần lượt theo hướng "a" và "b".



Hình 3.22 - Sắp xếp phân cực của tinh thể lỏng

Các phân tử phía trên dọc theo chiều "a" còn phía dưới dọc theo chiều khác là "b" đây tinh thể lỏng sắp xếp theo một cấu trúc xoay 90° .

- Ánh sáng xuyên qua vùng không gian (khoảng trống) của phân tử sắp xếp.



a. Khi chưa có nguồn phân cực phân cực

b. Khi có nguồn phân cực

Hình 3.23 - Sự lan truyền ánh sáng trong lớp tinh thể lỏng

- Ánh sáng cũng xoay khi xuyên suốt, hết như các tinh thể lỏng xoay.

- Ánh sáng xuyên qua các tinh thể lỏng, tiếp đó hướng vào các phân tử đã sắp xếp xoay 90° như hình vẽ \Rightarrow ánh sáng cũng xoay 90° xuyên qua các tinh thể lỏng.

- Ánh sáng bẻ uốn cong 90° như các phân tử khi xoay.

- Các phân tử sắp xếp khi có điện trường đặt vào.

Khi có điện trường đặt vào, tinh thể lỏng cấu trúc lại làm xoay ánh sáng khi xuyên qua.

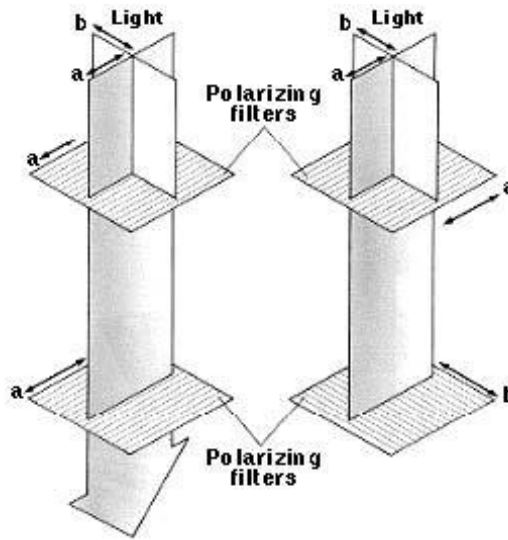
- Cấu trúc phân tử trong các tinh thể lỏng sắp xếp một cách dễ dàng khi có điện trường đặt vào hoặc điện cực Anot ngoài tác dụng. Khi có điện áp đặt, các phân tử tự sắp xếp theo chiều dọc (dọc theo điện trường) và ánh sáng cũng xuyên suốt dọc theo chiều sắp xếp của phân tử.

- Chặn sáng với 2 bộ lọc phân cực (Polarizing filters - bộ lọc phân cực)

- Khi có điện áp đặt vào, kết hợp cả 2 bộ lọc phân cực làm xoay tinh thể lỏng trở thành 1 hiển thị LCD.

- Ánh sáng sẽ xuyên qua khi hai bộ lọc phân cực sắp xếp với trục phân cực như hình vẽ trái.

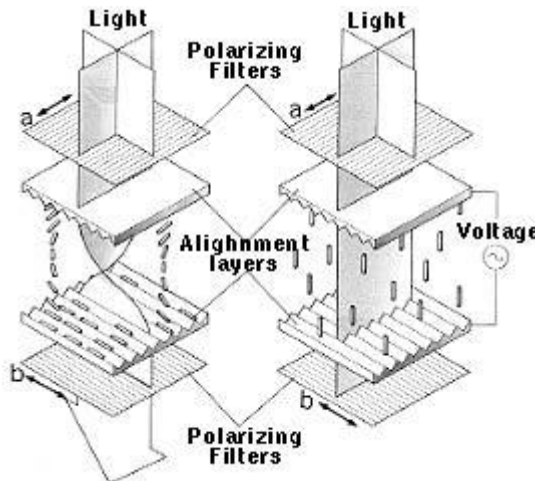
- Ánh sáng sẽ bị chặn khi 2 bộ lọc phân cực sắp xếp với trục phân cực như hình vẽ phải.



Hình 3.24 - Sử dụng bộ lọc phân cực

b. Cấu tạo của Màn hình LCD

Kết hợp cả hai bộ lọc phân cực và sự xoay của tinh thể lỏng tạo lên một màn hình tinh thể lỏng.



Hình 3.25 - Nguyên lý cấu tạo màn hình LCD

- Polarizing Filters: Bộ lọc phân cực.
- Alignment layers: Sắp xếp lớp.
- Voltage: Điện áp.
- Light: Ánh **sang**.
- Khi hai bộ lọc phân cực sắp xếp dọc suốt theo hướng vuông góc với trục điện cực, ánh sáng đi vào từ phía trên, đổi hướng 90° dọc theo hướng đường hình xoắn ốc của các phân tử tinh thể lỏng, vì vậy ánh sáng xuyên qua bộ lọc dưới.
- Khi có điện áp đặt vào, các phân tử tinh thể lỏng nắn thẳng trên đường ra từ hình đường xoắn ốc và dừng, đổi hướng rẽ của ánh sáng, do vậy đã ngăn cản ánh sáng xuyên qua bộ lọc dưới (bộ lọc thấp)
- Hình vẽ miêu tả nguyên lý điện hình **cửa** sự xoay màn hình tinh thể lỏng trong LCD, các tinh thể lỏng nơi mà các phân tử xoay hình đường xoắn ốc là đan xen giữa hai bộ lọc điện cực (phân cực). Khi có điện áp đặt vào ánh sáng bị chặn và màn hình xuất hiện đen.

c. Các hệ thống hiển thị.

Có hai kiểu cấu tạo màn hình tinh thể lỏng chính, khác nhau ở thiết kế nguồn sáng.

Trong kiểu thứ nhất, ánh sáng được phát ra từ một đèn nền, có vô số phương phân cực như các ánh sáng tự nhiên. Ánh sáng này được cho lọt qua lớp kính lọc phân cực thứ nhất, trở thành ánh sáng phân cực phẳng chỉ có phương thẳng đứng. Ánh sáng phân cực phẳng này được tiếp tục cho truyền qua tấm thủy tinh và lớp điện cực trong suốt để đến lớp tinh thể lỏng. Sau đó, chúng tiếp tục đi tới kính lọc phân cực thứ hai; có phương phân cực vuông góc

với kính lọc thứ nhất, rồi đi tới mắt người quan sát. Kiểu màn hình này thường áp dụng cho màn hình màu ở máy tính hay TV. Để tạo ra màu sắc, lớp ngoài cùng, trước khi ánh sáng đi ra đến mắt người, có kính lọc màu.

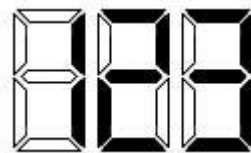
Ở loại màn hình tinh thể lỏng thứ hai, chúng sử dụng ánh sáng tự nhiên đi vào từ mặt trên và có gương phản xạ nằm sau, dội ánh sáng này lại cho người xem. Đây là cấu tạo thường gặp ở các loại màn hình tinh thể lỏng đen trắng trong các thiết bị bỏ túi. Do không cần nguồn sáng nên chúng tiết kiệm năng lượng.

Các nguyên lý hiển thị

• Các ký tự, chữ số và đồ họa được hiển thị cơ bản dựa theo 3 phương pháp hiển thị:

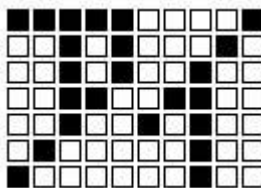
1. Hệ thống thanh đoạn

Hiển thị độ dài sắp xếp theo dạng hình số "8" để hiển thị số.



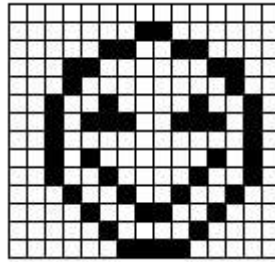
2. Hệ thống ma trận điểm (hiển thị ký tự)

Hiển thị sắp xếp theo các hàng và các cột để hiển thị ký tự.



3. Hệ thống ma trận điểm (hiển thị đồ họa)

Hiển thị sắp xếp theo các hàng và các cột để hiển thị đồ họa

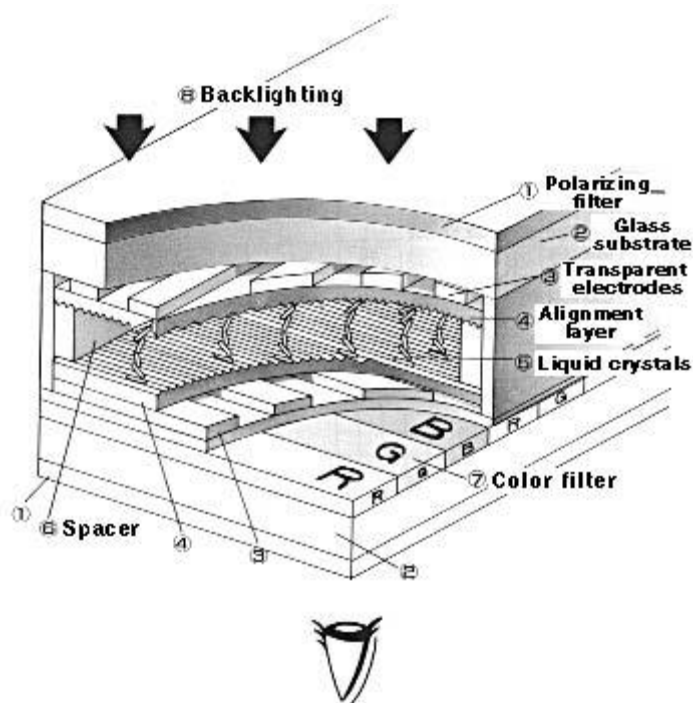


c. Nguyên lý hiển thị màu

• Màu được hiển thị nhờ các bộ lọc màu dành cho mỗi thành phần hiển thị, trong hệ thống ma trận điểm, các điểm màu đỏ (R), xanh lá (G), xanh dương (B) nhận được do sử dụng các bộ lọc màu, ba màu cơ bản trên kết hợp lại cho ta một điểm ảnh, mỗi điểm màu sẽ cho một màu có cường độ sáng

khác nhau, một điểm ảnh có thể cho vô số màu và là màu tổng hợp được từ ba màu cơ bản trên.

Cấu trúc màn hình LCD



Hình 3.26 - Cấu trúc màn hình LCD màu

Cấu trúc màn hình LCD màu như Hình 3.26, trong đó gồm:

1. Polarizing filter (Bộ lọc phân cực) Điều khiển ánh sáng đi vào và thoát ra.

3. Glass substrate (Hợp chất thủy tinh đặc biệt) Lọc chặn điện từ các điện cực.

3. Transparent electrodes (Điện cực trong suốt) Là các thanh dẫn điện trong suốt cho phép ánh sáng xuyên qua.

4. Alignment layer (Sắp xếp lớp) Là hai bề mặt có rãnh, ở giữa là các phân tử tinh thể lỏng, Các phân tử được sắp xếp theo hình xoắn ốc 90o.

5. Liquid crystals (Các tinh thể lỏng).

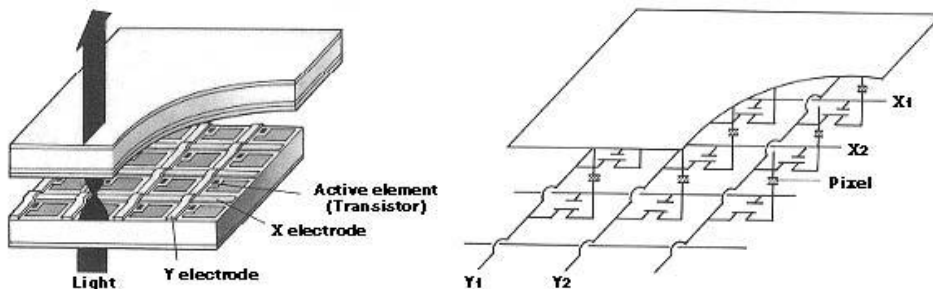
6. Spacer (Khoảng trống) Duy trì khoảng cách đều giữa các tấm kính.

7. Color filter (Bộ lọc màu) Màu được lọc và thể hiện khi dùng các bộ lọc R, G và B.

8. Backlighting (Ánh sáng phía sau) Ánh sáng được chiếu từ phía sau màn hình xuyên qua các

lớp trên, ở màn hình điện thoại, người ta sử dụng ánh sáng chiếu từ xung quanh sau đó dùng lớp phản xạ để hướng ánh sáng chiếu thẳng góc với màn hình từ sau về phía trước.

Nguyên tắc hoạt động



+ Active element (Transistor) - Phần tử tích cực (Transistor).

+ X Electronic - Điện cực X.

+ Y Electronic - Điện cực Y.

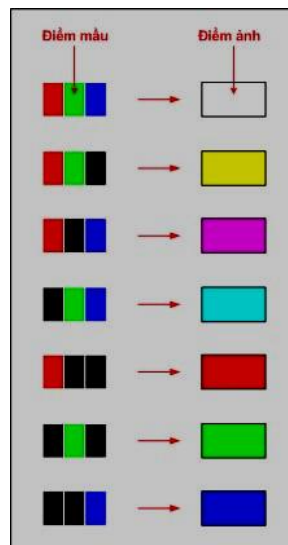
+ Light - Ánh **sang**.

Hình 3.27 - Cấu tạo các phần tử điều khiển điểm ảnh

Cấu tạo các phần tử điều khiển điểm ảnh cho màn hình LCD như Hình 3.27. Trong đó:

- Các điện cực X và Y sắp xếp thành hàng và dãy, mỗi điểm giao nhau có một Transistor trường, chân S đấu vào điện cực Y, chân G đấu vào điện cực X, khi Transistor dẫn thì chân D sẽ có điện áp bằng điện cực Y tạo ra một điện áp chênh lệch với đế trên của LCD.

- Mỗi Transistor sẽ điều khiển một điểm màu, các tín hiệu ngắt mở được đưa đến điện cực X, tín hiệu Video được đưa đến điện cực Y, điện áp chênh lệch giữa điện cực X và Y sẽ làm Transistor dẫn tạo ra một điểm màu có cường độ sáng nhất định.



● Mỗi điểm màu do một Transistor điều khiển, mỗi điểm màu sẽ phát ra một màu có cường độ sáng khác nhau, cường độ sáng phụ thuộc vào tín hiệu Video đặt vào điện cực Y.

● Ba điểm màu mang ba màu khác nhau R(đỏ), G (Xanh lá) và B (Xanh lơ) tạo lên một điểm ảnh, khi thay đổi cường độ sáng

của các điểm màu sẽ tạo ra cho điểm ảnh có vô số màu sắc khác nhau (Nguyên lý trộn màu trong tự nhiên).

- Màn hình điện thoại có độ phân giải là 96×128 nghĩa là sẽ có $96 \times 128 = 12338$ điểm ảnh \Leftrightarrow hoặc có $12338 \times 3 = 37014$ điểm màu.

d. Phân loại màn hình LCD

LCD ma trận thụ động

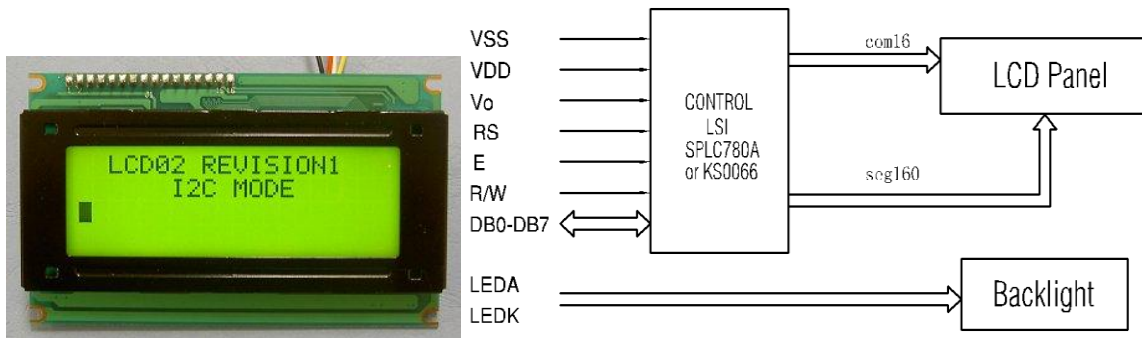
LCD ma trận thụ động (Dual Scan Twisted Nematic, DSTN LCD) có đặc điểm là đáp ứng tín hiệu khá chậm (300ms) và dễ xuất hiện các điểm sáng xung quanh điểm bị kích hoạt khiến cho hình có thể bị nhòe. Các công nghệ được Toshiba và Sharp đưa ra là HPD (hybrid passive display), cuối năm 1990, bằng cách thay đổi công thức vật liệu tinh thể lỏng để rút ngắn thời gian chuyển đổi trạng thái của phân tử, cho phép màn hình đạt thời gian đáp ứng 150ms và độ tương phản 50:1. Sharp và Hitachi cũng đi theo một hướng khác, cải tiến giải thuật phân tích tín hiệu đầu vào nhằm khắc phục các hạn chế của DSTN LCD, tuy nhiên hướng này về cơ bản chưa đạt được kết quả đáng chú ý.

LCD ma trận chủ động

LCD ma trận chủ động thay thế lưới điện cực điều khiển bằng loại ma trận Transistor phiên mỏng (thin film transistor, TFT LCD) có thời gian đáp ứng nhanh và chất lượng hình ảnh vượt xa DSTN LCD. Các điểm ảnh được điều khiển độc lập bởi một transistor và được đánh dấu địa chỉ phân biệt, khiến trạng thái của từng điểm ảnh có thể điều khiển độc lập, đồng thời và tránh được bóng ma thường gặp ở DSTN LCD.

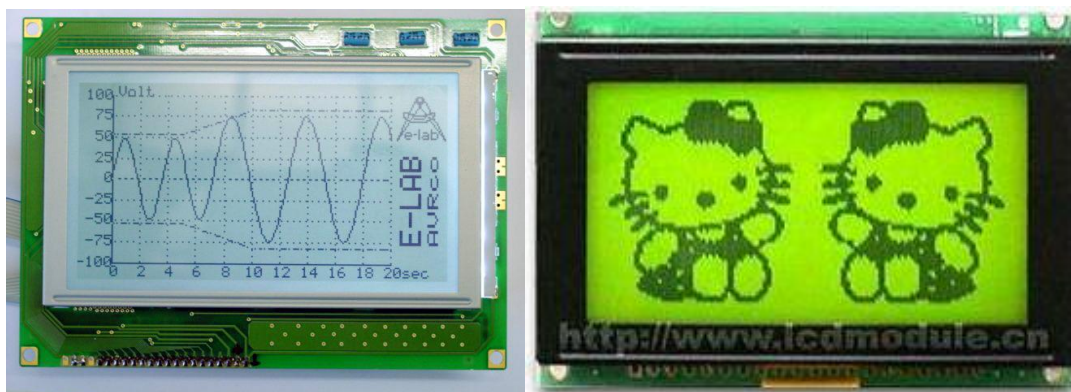
Một số hình ảnh Màn hình LCD trong thực tế

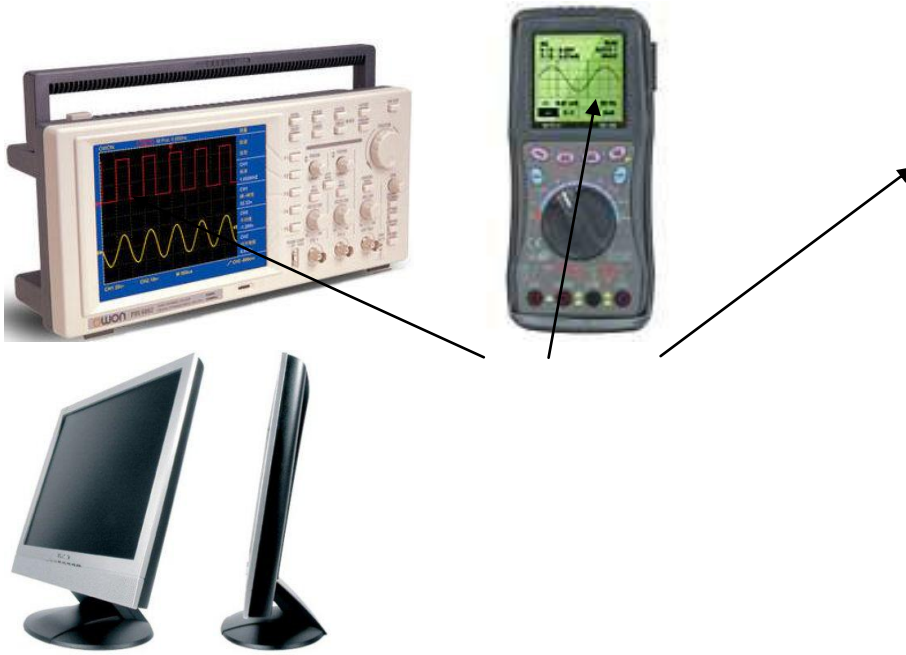
+ Màn hình ký tự LCD 4x16



Symbol	Level	Description
VSS	--	Ground for Logic
VDD	--	Power supply for Logic
Vo	--	Power supply for LCD drive
RS	H/L	Register selection (H:Data register, L:Instruction register)
R/W	H/L	Read/write selection (H:Read,L:Write)
E	H/H-L	Enable signal for LCM
DB0-DB7	H/L	Data Bus lines
LEDA	--	Power supply for Backlight(+)
LEDK	--	Power supply for Backlight(-)

+ Màn hình đồ họa LCD





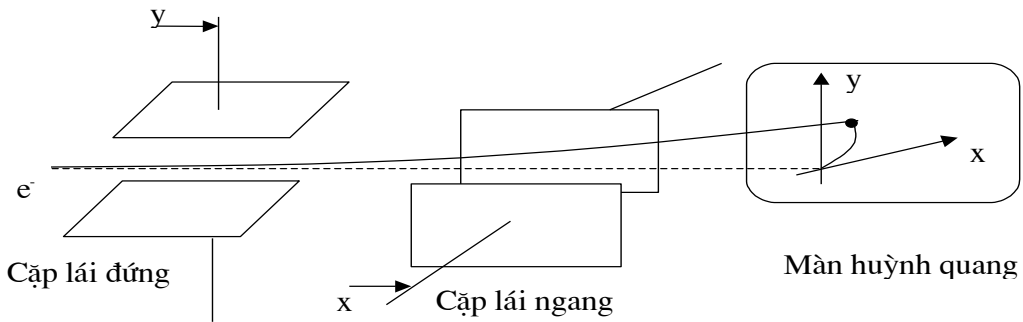
Màn hình ma trận LCD

3.5.4 Ống tia điện tử - CRT

Ống tia điện tử - CRT (Cathode Ray Tube), hay còn được sử dụng khá phổ biến trong gọi là ống tia âm cực được máy đo lường điện tử (như Ô-xi-lô, máy phân tích phổ, máy vẽ đặc tính biên độ - tần số...), cho phép hiển thị dạng tín hiệu trên màn hình.

Nguyên lý chung của CRT:

Cho chùm tia e^- bay trong chân không đi qua lần lượt 2 bản kim loại nằm ngang nhận tín hiệu điện áp y và 2 bản thẳng đứng nhận tín hiệu điện áp x và đập **tới** màn huỳnh quang (Như Hình 3.28). Do e^- chịu tác dụng của điện trường tạo bởi 2 cặp bản kim loại đó nên e^- sẽ phải bay lệch theo phương x và y , độ lệch theo phương y tỉ lệ với tín hiệu y , độ lệch theo phương x tỉ lệ với tín hiệu x . Kết quả vết sáng trên màn huỳnh quang sẽ nằm tại tọa độ (x,y) . Khi tín hiệu x và y thay đổi vết sáng vẽ một đường dao động đồ nào đó trên màn hình.



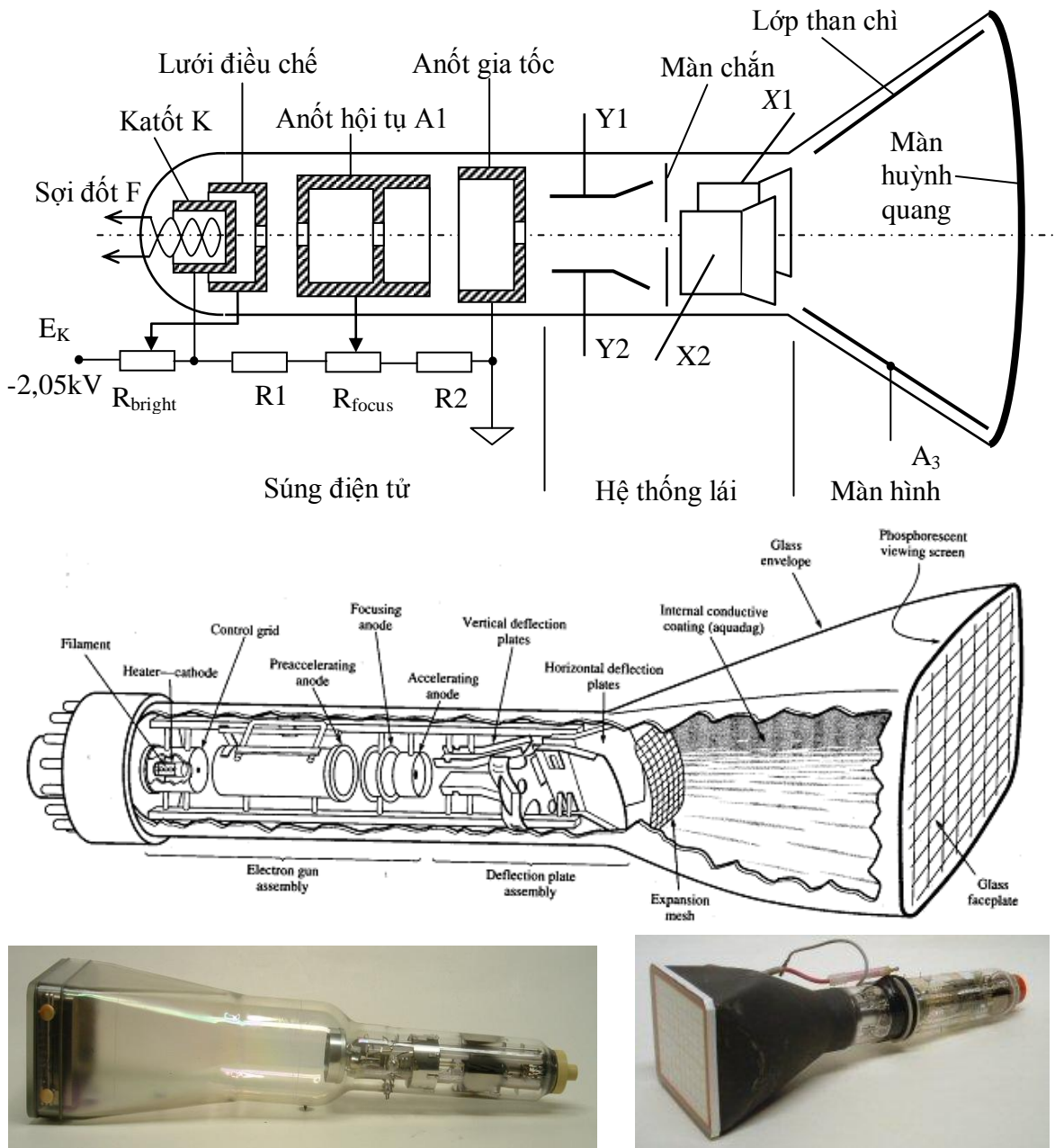
Hình 3.28 – Nguyên tắc chung của CRT

Như vậy, CRT là một loại dụng cụ điện tử mà trong đó có chùm điện tử e- được bức xạ từ Katốt bị nung nóng, chúng được gia tốc, hội tụ bằng điện trường hay từ trường, tạo thành một chùm điện tử nhỏ gọn bắn tới màn huỳnh **quan** (hợp chất của Phosphor), màn phát sáng tại điểm có điện tử bắn tới. Chùm điện tử được làm lệch theo chiều đứng và chiều ngang trên màn hình theo quy luật điện áp đặt vào các tấm làm lệch, tạo ra dạng hình ảnh (dạng **dao động đồ**) trên màn hình. Dao động đồ có thể là dạng tín hiệu (waveforms), hay là các hình ảnh (pictures)...

Có nhiều loại CRT: Loại CRT khống chế bằng từ trường (màn hình ti vi và màn hình máy vi tính); Loại CRT khống chế bằng điện trường (dùng nhiều trong các thiết bị đo).

CRT khống chế bằng điện trường

Cấu tạo CRT khống chế bằng điện trường như Hình 3.29, trong đó CRT được cấu tạo từ 1 ống thủy tinh hình trụ có độ chân không cao (áp suất khoảng từ $10^{-5} \div 10^{-4} \text{ mN/cm}^2$) – để không ngăn cản sự chuyển động của chùm điện tử từ Katot tới màn hình). Đầu ống hình trụ tròn có chứa súng điện tử và hệ thống lái tia, phía cuối loe ra hình nón cụt, mặt đáy được phủ 1 lớp huỳnh quang tạo thành màn hình. Cấu tạo của CRT gồm 3 phần chính: màn huỳnh quang, súng điện tử, hệ thống lái tia.



Hình 3.29 – Cấu tạo CRT không chế bằng điện trường

a. Màn huỳnh quang

Lớp huỳnh quang thường là hợp chất của Phosphor (P). Khi có điện tử bắn tới màn hình, tại vị trí va đập, điện tử sẽ truyền động năng cho điện tử lớp ngoài cùng của nguyên tử P, điện tử này sẽ nhảy từ mức năng lượng thấp lên mức năng lượng cao và tồn tại trong 1 thời gian rất ngắn rồi tự nhảy về mức năng lượng thấp ban

đầu và phát ra photon ánh sáng. Ví trí nào bị bắn phá ví trí đó được phát sáng, ánh sáng được lưu lại trong một khoảng thời gian nhất định (gọi là độ dư huy của màn hình), cộng với độ lưu ảnh của võng mạc, làm cho người **qua** sát có cảm giác điểm sáng đó tồn tại lưu trên màn hình, hình ảnh dao động đồ được quan sát như là liên tục.

Màu sắc ánh sáng phát ra tùy thuộc vào hợp chất của P, thường màu xanh lá cây nhạy cảm với mắt người (hợp chất có chứa Silicat Kẽm), ánh sáng màu tím (hợp chất của Vonframát Canxi) tích cực với thuốc ảnh.

Độ dư huy của màn hình sẽ phụ thuộc vào chất huỳnh quang, thông thường khoảng từ vài μs đến vài s. Khi quan sát tín hiệu có tần số thấp thì dùng màn hình có độ dư huy lớn, còn khi quan sát tín hiệu tần số cao thì dùng màn hình có độ dư huy nhỏ.

Chất huỳnh quang cách điện và phát xạ điện tử thứ cấp khi có tia điện tử bắn tới, điện tử thứ cấp này phải được thu gom bằng Anốt hậu (lớp than chì xung quanh màn hình) để không tạo thành lớp điện tử che lấp màn hình, ngăn cản chuyển động của chùm tia điện tử.

Ngoài ra người ta còn dùng kiểu ống có màng nhôm mỏng cho kết tủa tại bề mặt nơi có điện tử bắn tới, màng nhôm cho chùm điện tử đi qua và thu gom điện tử thứ cấp dẫn chúng xuống đất của máy, và còn tác dụng phản xạ ánh sáng làm tăng cường độ sáng và là nơi tiêu nhiệt làm tăng tuổi thọ cho màn hình.

b. Súng điện tử

Súng điện tử: Có nhiệm vụ tạo, gia tốc và hội tụ chùm tia điện tử. Cấu tạo gồm: sợi đốt F, Katốt K bao quanh sợi đốt, lưới điều chế G, Anốt hội tụ A_1 , Anốt gia tốc A_3 . Các điện cực có dạng hình trụ có lỗ nhỏ ở giữa, làm bằng Niken, riêng K có phủ một lớp ôxit

kim loại ở đáy để tăng khả năng bức xạ điện tử. Các điện cực phía sau (theo chiều chuyển động của chùm tia điện tử) thường có vành rộng hơn điện cực phía trước và có nhiều vách ngăn có tác dụng để các chùm điện tử không đi quá xa trục ống, việc hội tụ sẽ dễ dàng hơn. Với cấu tạo đặc biệt của các điện cực như vậy sẽ tạo ra 1 điện trường không đều đặc biệt có thể hội tụ và gia tốc chùm tia.

Các điện cực được cấp nguồn nhờ các phân áp như hình vẽ ($U_K = -2kV$, $U_{KG} = 0 \div 50V$, $U_{A2} = 0V$, $U_{A1} = 50V \div 300V$). Triết áp R_{bright} điều chỉnh điện áp U_{GK} làm thay đổi lượng điện tử bắn tới màn huỳnh quang, làm thay đổi độ sáng của dao động đồ. Triết áp này thường được đưa ra ngoài mặt máy ký hiệu là “**Bright** hay **Intensity**”. Triết áp R_{focus} thay đổi điện áp trên A1 làm thay đổi độ tụ của chùm tia điện tử và cũng được đưa ra ngoài mặt máy ký hiệu là “**Focus**”.

Lưới điều chế G được cung cấp điện áp âm hơn so với K và được ghép sát K để dễ dàng cho việc điều chỉnh cường độ của chùm điện tử bắn tới màn hình.

Anốt A_2 (Anốt gia tốc) thường được nối đất để tránh méo dao động để khi điện áp cung cấp cho các điện cực không phải là điện áp đối xứng.

Xét quỹ đạo chuyển động của chùm điện tử khi đi qua điện trường của các điện cực

Quy luật chuyển động của các hạt mang điện trong điện trường và từ trường về cơ bản cũng giống quy luật lan truyền ánh sáng trong môi trường quang học. Quy luật chuyển động của điện tử trong điện trường tĩnh tuân theo quy luật sau:

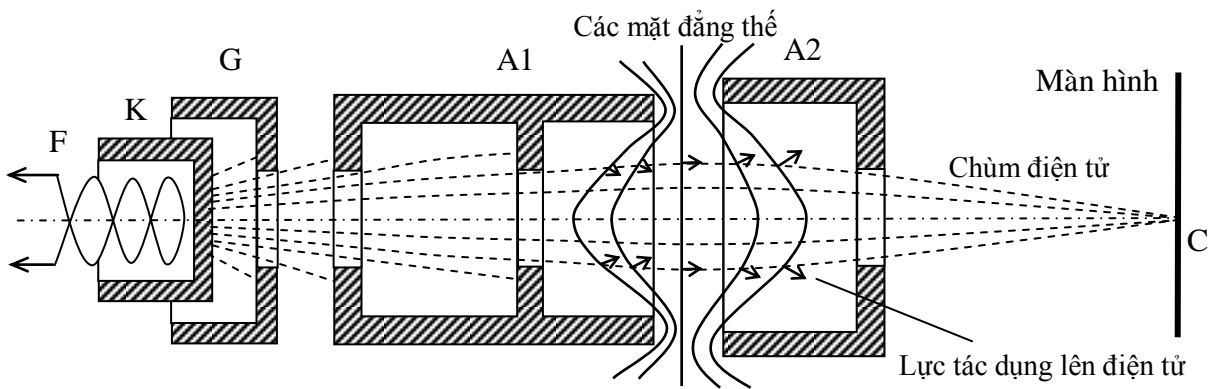
- + Điện tử chuyển động thẳng trong vùng có thể không đổi.
- + Nếu chùm điện tử chuyển động trong vùng điện trường không đồng đều thì nó có thể bị khúc xạ hay phản xạ khi chuyển

động qua mặt đẳng thế. Nếu bị phản xạ thì góc phản xạ bằng góc tới. Nếu bị khúc xạ thì khi điện tử chuyển động từ vùng có điện thế U_1 sang vùng có điện thế U_2 hướng và độ lớn vận tốc của điện tử thay đổi và được xác định theo quy luật khúc xạ như sau:

$$\frac{\sin \theta_1}{\sin \theta_2} = \frac{v_2}{v_1} = \frac{\sqrt{U_2}}{\sqrt{U_1}}$$

Nếu $U_2 > U_1$ thì $v_2 > v_1$ điện tử được tăng tốc.

Xét quỹ đạo chuyển động của chùm tia điện tử khi đi qua điện



trường giữa A1 và A2 như hình vẽ:

Hình 3.30 – Chùm điện tử chuyển động qua điện trường giữa các điện cực

Trong không gian giữa A1 và A2 hình thành các mặt đẳng thế, lực tác dụng của điện trường lên điện tử tại một vị trí nào đó là: $\vec{F} = q\vec{E}$. Mặt đẳng thế hướng bẻ lồi về phía Katot có tác dụng hội tụ chùm tia, còn mặt đẳng thế có hướng lõm quay về phía Katot có tác dụng phân kỳ chùm tia. Nhưng tổng hợp lại thì điện trường giữa A1-A2 có tác dụng hội tụ chùm tia (tương đương với một thấu kính điện hội tụ).

Cơ cấu G, A1, A2 tương tự như một hệ thống kính được thiết kế sao cho điện trường không đều giữa chúng có tác dụng gia tốc và hội tụ chùm tia điện tử tạo thành chùm điện tử nhỏ gọn, mảnh bắn tới màn huỳnh quang.

c. Hệ thống lái tia

Hệ thống lái tia có nhiệm vụ làm lệch chùm tia điện tử bắn tới màn hình theo chiều đứng hoặc chiều ngang của màn hình.

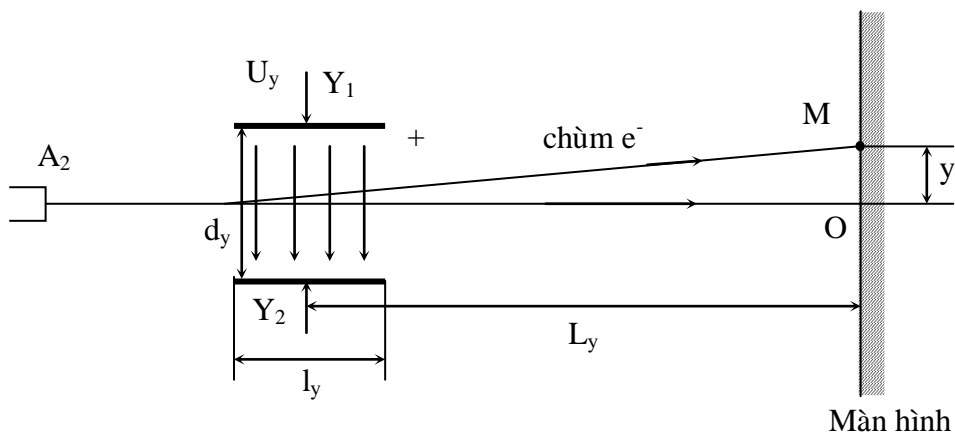
Cấu tạo gồm 2 cặp phiến làm lệch được đặt trước, sau và bao quanh trục của ống.

+ Cặp lái đứng Y_1Y_2 : 2 phiến kim loại đặt song song với nhau theo phương nằm ngang.

+ Cặp lái ngang X_1X_2 : 2 phiến kim loại đặt song song với nhau theo phương thẳng đứng.

Giữa các cặp phiến làm lệch tạo ra điện trường đều có tác dụng làm lệch quỹ đạo chuyển động của chùm tia điện tử khi qua nó.

Xét quỹ đạo chuyển động của chùm tia khi qua cặp lái đứng như hình vẽ ...



Hình 3.31 – Quỹ đạo chuyển động của chùm điện tử qua cặp lái đứng

- Khi $U_y=0$, tia điện tử bắn thẳng tới chính giữa màn hình tại điểm O.

- Khi $U_y \neq 0$, điện trường giữa các phiến làm lệch sẽ làm lệch quỹ đạo của tia điện tử theo chiều đứng và bắn tới màn hình tại vị trí M, lệch 1 khoảng theo chiều đứng là y so với điểm O.

Khoảng lệch đứng y tỉ lệ thuận với cường độ điện trường trong cặp lá đứng E_y (mà $E_y [V/mm] = U_y/d_y$ – trong đó: U_y – điện áp giữa Y1 và Y2, $d_y [mm]$ - khoảng cách giữa Y1 và Y2) và độ dài của phiến làm lệch $l_y [mm]$, và thời gian bay của điện tử. Thời gian bay tỉ lệ nghịch với vận tốc của chùm tia hay tỉ lệ nghịch với điện áp gia tốc U_A (phụ thuộc chủ yếu vào U_{A2K}) và tỉ lệ thuận với khoảng cách từ cặp lá tia tới màn hình $L_y [mm]$. Như vậy độ lệch đứng trên màn hình được xác định như sau:

$$y = \frac{U_y \cdot L_y \cdot l_y}{2d_y \cdot U_A} \quad \text{hay} \quad y = S_{0y} \cdot U_y$$

$$\boxed{S_{0y} [mm/V] = \frac{y}{U_y} = \frac{L_y \cdot l_y}{2d_y \cdot U_A} = const} - \text{được gọi là độ nhạy của ống tia}$$

điện tử theo phương đứng. S_{0y} đặc trưng cho đặc tính của CRT và là độ lệch đứng của tia điện tử khi bắn tới màn hình tính theo mm khi điện áp đặt vào cặp lá đứng là 1 V. Thông thường $S_{0y}=0,1 \div 1 \text{mm/V}$.

Trong nhiều trường hợp, muốn tăng độ nhạy mà không thể tăng chiều dài l_y vì không thể tăng quá mức chiều dài của ống tia nên cặp lá tia thường được cấu tạo loe ra ở đầu cuối chứ không phải bản phẳng hoàn toàn.

Tương tự, ta có độ lệch của tia điện tử theo chiều ngang.

$$x = \frac{U_x \cdot L_x \cdot l_x}{2d_x \cdot U_A} \quad \text{hay} \quad x = S_{0x} \cdot U_x$$

$$S_{0x}[\text{mm/V}] = \frac{x}{U_x} = \frac{L_x \cdot l_x}{2d_x \cdot U_A} = \text{const} - \text{được gọi là độ nhạy của ống tia}$$

điện tử theo phương ngang. S_{0x} đặc trưng cho đặc tính của CRT và là độ lệch ngang của tia điện tử khi bắn tới màn hình tính theo mm khi điện áp đặt vào cặp lái ngang là 1 V. Thông thường $S_{0x} = 0,1 \div 1 \text{ mm/V}$.

Kết luận: Độ lệch tia điện tử trên màn hình theo phương đứng và phương ngang tỉ lệ tuyến tính với điện áp tương ứng đặt vào cặp lái đứng và cặp lái ngang tương ứng.

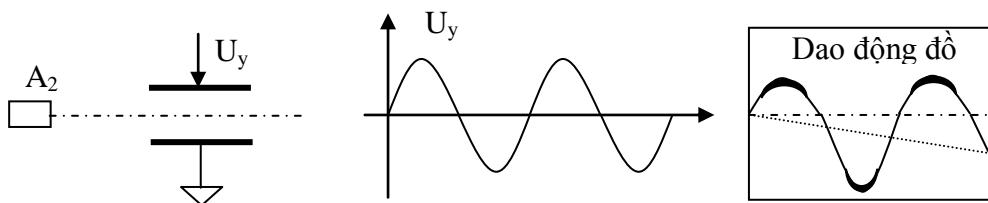
Vấn đề gây méo dao động đồ

Độ sáng của dao động đồ trên màn huỳnh quang của CRT phụ thuộc vào năng lượng của mỗi điện tử, mà còn phụ thuộc vào số lượng điện tử được bắn tới màn hình trong một đơn vị thời gian, (tức là phụ thuộc vào mật độ chùm điện tử). Vì vậy, nếu thay đổi được mật độ của chùm tia điện tử thì có thể thay đổi độ sáng của dao động đồ. Thay đổi mật độ chùm điện tử có thể thực hiện dễ dàng bằng cách thay đổi điện áp trên cực điều chế G. Ta đã biết, giữa G và A1 cũng có tạo thành điện trường không đều như A1 và A2 có tác dụng hội tụ chùm tia. Do vậy nếu thay đổi điện áp của G thì độ tụ của chùm tia cũng sẽ bị ảnh hưởng. Đó là lý do tại sao mà khi thực hiện điều chế độ sáng ta chỉ được dùng điện áp biên độ nhỏ. Vì nếu cực G có điện thế dương lớn thì không những độ sáng của dao động đồ tăng mạnh mà còn gây méo dao động đồ trên màn do độ tụ giảm đi. Phép đo do vậy cũng có sai số.

Độ sáng của dao động đồ còn tăng khi tăng điện áp trên A2, nhưng khi tăng điện áp trên A2 thì độ nhạy giảm đi. Để khắc phục mâu thuẫn này, trong CRT thường được cấu tạo thêm Anốt hậu A3 ở sau các phiến làm lệch. Cấu tạo của A3 là lớp than chì dẫn điện được phủ xung quanh thành ống ở gần sát màn hình. Điện áp trên

A3, thường lớn gấp đôi điện áp U_{A2K} . Dưới tác dụng của điện trường này, điện tử được gia tốc thêm nhưng độ nhạy hầu như không bị ảnh hưởng gì. Tuy nhiên, điện tử cũng vẫn được tăng tốc khi đi qua các cặp phiến do tác dụng của A3, nhưng khoảng thời gian này không đáng kể so với khoảng thời gian điện tử đi từ cặp phiến lái tia đến màn hình. Hơn nữa, sự giảm độ nhạy do A3 có thể được bù lại bằng cách giảm điện áp U_{A2K} .

Độ nhạy và độ tụ của CRT còn bị ảnh hưởng bởi hiệu điện thế giữa A2 và các cặp phiến làm lệch. Để khử bỏ ảnh hưởng này, thì phải làm có điện thế của A2 bằng điện thế giữa 2 cặp phiến (tức là điện thế trên đường trục giữa của ống tia). Để dễ dàng thực hiện điều này, người ta thường nối đất A2 và cung cấp điện áp âm cho K. Nếu không quan tâm đến vấn đề này, mà nối đất một phiến trong 2 phiến làm lệch, còn phiến kia đưa điện áp xoay chiều vào thì có hiện tượng méo dạng dao động đồ như hình vẽ... Thật vậy, ứng với từng thời điểm khác nhau, điện thế tại trục giữa 2 cặp phiến là $U_{A2}+U_y/3$. Như vậy khi ứng với $U_y=U_m$ có trị số dương thì điện thế tại điểm giữa là $U_{A2}+U_m/2$, khi đó độ nhạy có giá trị nhỏ nhất, độ tụ giảm đi. Ứng với $U_y = -U_m$ có trị số âm, thì điện thế tại điểm giữa phiến là: $U_{A2}-U_m/2$, khi đó độ nhạy lại có trị số cao nhất, độ tụ giảm đi. Dao động đồ biểu diễn tín hiệu hình sin U_y sẽ không còn đối xứng với trị số trung bình nữa.



Hình 3.32 – Méo dao động đồ do cung cấp điện áp không đối xứng cho cặp lái tia

Vì độ hội tụ phụ thuộc vào điện trường giữa các phiến và A2, trong trường hợp này là chúng có thay đổi, nên sự hội tụ chỉ thực hiện được tốt ứng với một thời điểm nào đó mà thôi. Nếu nếu như độ tụ tốt nhất khi $U_y=0$, thì khi độ tụ sẽ giảm đi ứng với các thời điểm điện áp $U_y=\pm U_m$.

Để khử hiện tượng méo dao động đồ này, người ta thực hiện nối đất A2 và đồng thời cung cấp điện áp đối xứng cho các cặp lái tia (tức là điện áp trên 2 cặp phiến đồng thời lệch pha nhau 180°). Như vậy thì điện thế tại các điểm giữa các cặp phiến là không đổi khi có điện áp đặt vào. Để thực hiện được điều này, thì tầng khuếch đại tín hiệu cuối trước khi đưa vào các cặp lái tia là các bộ khuếch đại đối xứng dùng kiểu khuếch đại đẩy kéo hay tự động đảo pha.

b/ ứng dụng của CRT:

Thường làm màn hình chỉ thị cho máy hiện sóng, các máy phân tích phổ, máy vẽ đặc tuyến biên độ, tần số...



(a)



(b)

(a): CRT không chế bằng điện trường ứng dụng cho máy đo.

(b): CRT không chế bằng từ trường ứng dụng cho màn hình máy vi tính.

Hình 3.33 – Ứng dụng của ống tia điện tử - CRT

CÂU HỎI ÔN TẬP

1. Trong cơ cấu đo chỉ thị kim, kim chỉ thị sẽ dừng lại ở vị trí cân bằng khi có sự cân bằng của 2 mômen nào, viết phương trình cân bằng của 2 mômen đó.
2. Nêu nguyên tắc hoạt động của bộ chỉ thị kiểu từ điện?
3. Nêu nguyên tắc hoạt động của bộ chỉ thị kiểu điện từ?
4. Nêu cấu tạo, hoạt động và đặc điểm của cơ cấu đo điện từ?
5. Nêu cấu tạo, hoạt động và đặc điểm của cơ cấu đo từ điện?
6. Sơ đồ khối và nguyên lý hoạt động chung của cơ cấu chỉ thị số?
7. Các ưu điểm, nhược điểm của cơ cấu chỉ thị số?
8. Kể tên 2 loại bộ chỉ thị số thường dùng?
9. Khái niệm LED 7 đoạn sáng Katốt chung? Muốn hiển thị số 0, 5 thì phải làm gì?
10. Khái niệm LED 7 đoạn sáng Anốt chung? Muốn hiển thị số 3, 6 thì phải làm gì?
11. Khái niệm LCD và các ưu, nhược điểm của LCD? (chú ý: không cần nêu nguyên lý hoạt động)

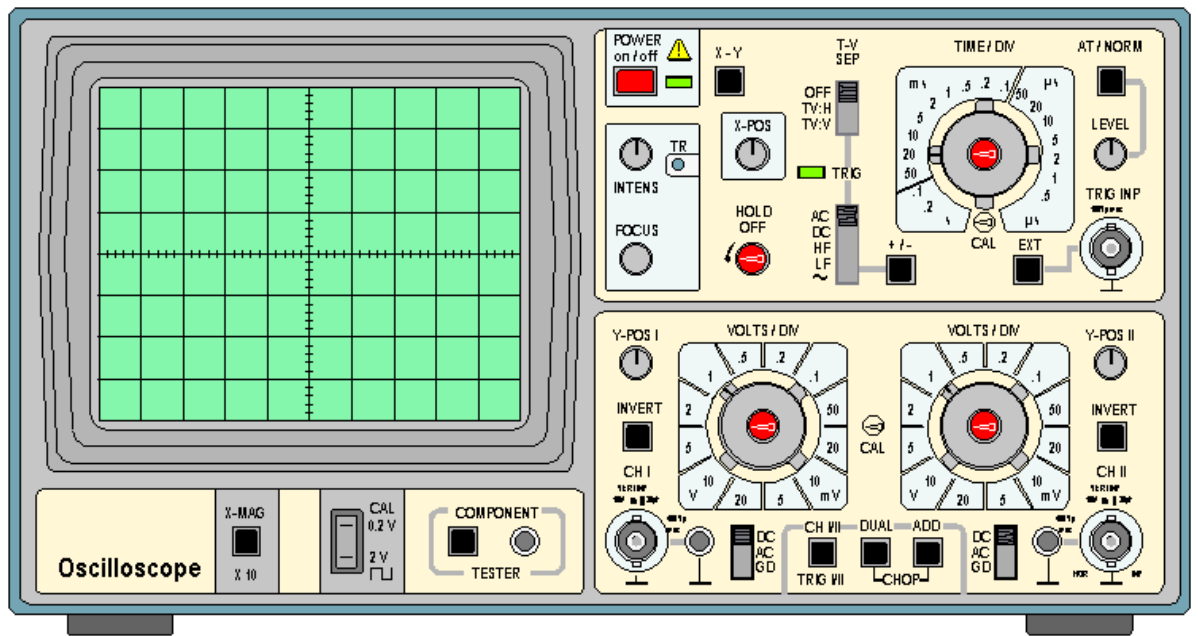
CHƯƠNG 4 - MÁY HIỆN SÓNG (Ô-XI-LÔ)

4.1 GIỚI THIỆU CHUNG

4.1.1 Khái niệm chung về quan sát dạng tín hiệu

Trong lĩnh vực Điện, Điện tử, và Viễn thông có nhiều dạng tín hiệu khác nhau, mỗi dạng tín hiệu có một số tham số đặc trưng nào đó. Trong đo lường điện tử, một trong những yêu cầu cơ bản để xác định tín hiệu là quan sát dạng của tín hiệu.





Hình 4.1 - Hình ảnh Máy hiện sóng (Ô-xi-lô)

Các tín hiệu thường được biểu diễn theo mối quan hệ biến thiên theo thời gian hay theo tần số. Giả sử tín hiệu được biểu diễn theo thời gian như sau $u=f(t)$. Nếu ta có tín hiệu $y=b.f(t)$ và tín hiệu $x=a.t$ thì có thể biểu diễn $y=b.f(x/a)$. Do vậy quan hệ giữa y và x cũng tỉ lệ như quan hệ giữa u và t . Nếu có thiết bị vẽ được trực tiếp đồ thị của $y=b.f(x/a)$ thì ta cũng nhận được đồ thị biến thiên của tín hiệu theo thời gian. Như vậy ngoài việc quan sát được trực tiếp dạng tín hiệu ta còn đo lường được các thông số cường độ (U_m) và thông số thời gian (Chu kỳ T)... của tín hiệu.

Ngoài ra ta có thể xác định được tín hiệu khi biết được phổ của nó (Theo biến đổi Fourier ngược). Giả sử tín hiệu có mật độ phổ là $S(\omega)$. Nếu ta tìm được tín hiệu $y=b.S(\omega)$ và tín hiệu $x=a.\omega$ thì có thể biểu diễn $y=b.S(x/a)$. Do vậy quan hệ giữa y và x cũng tỉ lệ như quan hệ giữa S và ω . Nếu có thiết bị vẽ được trực tiếp đồ thị của $y=b.S(x/a)$ thì ta cũng nhận được phổ của tín hiệu và từ đó cũng xác định được các thông số khác của tín hiệu như năng lượng phổ, dải tần...

Tóm lại ta có thể biểu diễn tín hiệu theo thời gian hay theo tần số trên màn hình phẳng. Đo lường bằng phương pháp quan sát dạng tín hiệu như vậy có nhiều hiệu quả, ta có thể xác định định tính tín hiệu một cách nhanh chóng, *phân biệt được loại tín hiệu* và có thể định lượng chính xác các đại lượng cần đo của tín hiệu. Thiết bị quan sát dạng sóng tín hiệu thường được sử dụng rất phổ biến trong kỹ thuật đo.

Thiết bị trực tiếp dùng để nghiên cứu dạng của tín hiệu là Ô-xi-lô, còn gọi là *máy hiện sóng (oscilloscope)* hay thực tế thường gọi theo phiên âm tiếng nước ngoài là *ô-xi-lô*. Ô-xi-lô thực hiện vẽ dao động đồ của tín hiệu trên màn hình.

4.1.2 Các ưu điểm và khả năng ứng dụng của ô-xi-lô.

Ô-xi-lô là loại thiết bị đo đa năng: ngoài việc cho phép quan sát dạng tín hiệu, còn có thể đo được hầu hết các thông số của các loại tín hiệu điện. Ngoài ra còn có thể ghi lại được trên phim ảnh các giá trị tức thời của các tín hiệu điện biến đổi có chu kỳ hay phi chu kỳ.

Ô-xi-lô là loại máy đo có nhiều tính năng tốt như : trở kháng vào lớn; độ nhạy cao (đo được điện áp từ vài μV tới hàng chục kV); quán tính ít, dải tần rộng (từ 0 Hz tới vài chục GHz), màn chỉ thị (có thể dùng ống tia điện tử) khá sắc nét và màn hình rộng (từ 70-150mm) máy càng lớn chất lượng càng cao thì màn sáng hiện thị càng lớn....

Ô-xi-lô được sử dụng rất rộng rãi và là một trong những dụng cụ đo quan trọng nhất trong quá trình kiểm tra mạch và thiết bị điện tử, chủ yếu được dùng để quan sát dạng tín hiệu thay đổi theo thời gian ở đầu vào/ra, hay các vị trí khác nhau trong mạch, bên cạnh đó nó còn cho phép đo các tham số của tín hiệu như: Các trị số điện áp, chu kỳ, tần số, góc lệch pha, độ méo dạng, hệ số điều

ché,... Ngoài ra khi kết hợp với một số thiết bị chuyển đổi dạng năng lượng thì Ô-xi-lô có thể đo lường được nhiều dạng đại lượng vật lý biến đổi khác nhau như trong cơ học, trong sinh học, trong y học...

Bên cạnh đó khi kết hợp với một số thiết bị phụ trợ khác thì Ô-xi-lô có thể trở thành máy đo các thông số của mạch điện tử. (Ví dụ vẽ đặc tuyến biên độ tần số của mạch...).

Tóm lại Ô-xi-lô là một thiết bị đo vạn năng không những được dùng khá rộng rãi trong lĩnh vực Điện tử - Viễn thông mà còn được dùng nhiều trong các ngành công nghiệp khác nữa.

4.1.3 Phân loại ô-xi-lô.

Có nhiều cách phân loại ô-xi-lô khác nhau tùy theo ứng dụng và cấu tạo...

Phân loại theo chế độ đồng bộ:

- Ô-xi-lô không đồng bộ dùng để quan sát những tín hiệu phi chu kỳ.
- Ô-xi-lô đồng bộ dùng để quan sát tín hiệu có chu kỳ.

Phân loại theo dải tần làm việc:

- Ô-xi-lô tần số thấp.
- Ô-xi-lô tần số cao,
- Ô-xi-lô tần số siêu cao.

Phân loại theo cấu tạo:

- Ô-xi-lô 1 kênh.
- Ô-xi-lô 2 kênh.
- Ô-xi-lô hỗn hợp (2 kênh tương tự +16 kênh tín hiệu số)).

Ô-xi-lô có nhớ kiểu tương tự hay kiểu số.

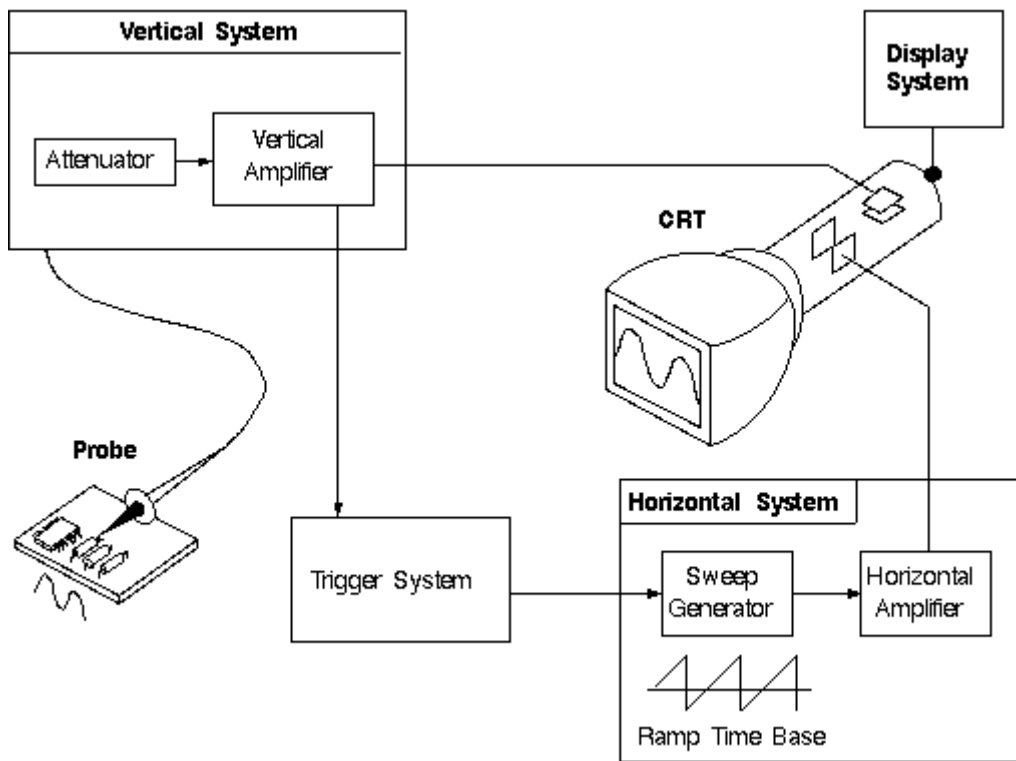
Ô-xi-lô xung để quan sát tín hiệu có khoảng thời gian tồn tại ngắn.

4.2 Ô-XI-LÔ TƯƠNG TỰ

4.2.1 Sơ đồ khối và nguyên lý làm việc của ô-xi-lô tương tự 1 kênh.

Như đã xét ở trên, có rất nhiều loại ô-xi-lô khác nhau: ô-xi-lô số, ô-xi-lô tương tự, ô-xi-lô 1 tia hay 2 tia ... nhưng sau đây ta chỉ xét chi tiết cấu tạo và nguyên lý hoạt động của ô-xi-lô tương tự 1 tia.

a. Cấu trúc chung của Ô-xi-lô tương tự dùng CRT



Probe: Dây đo

Vertical System: Kênh lệch đứng Y

Attenuator: Bộ phân áp

Vertical Amplifier: Khuếch đại lệch đứng Y

Trigger System: Khối kích khởi (đồng bộ)

Horizontal System: Kênh lệch ngang X

Sweep Generator: Bộ tạo điện áp quét

Horizontal Amplifier: Khuếch

đại lệch ngang

Display System: Kênh điều chỉnh độ sáng Z

Hình 4.2 - Cấu trúc chung của Ô-xi-lô tương tự 1 kênh

Cấu trúc chung của Ô-xi-lô tương tự 1 kênh dùng CRT gồm:

+ **CRT:** Màn chỉ thị ống tia điện tử không chế bằng điện trường. Có nhiệm vụ hiển thị dạng sóng trên màn hình. Đây bộ phận trung tâm của Ô-xi-lô. Và là đối tượng điều khiển chính trong ô-xi-lô.

Về cấu tạo ống tia điện tử là một ống chân không vô thủy tinh, bên trong có chứa các điện cực. Đầu ống hình trụ có chứa súng điện tử và 2 cặp phiến làm lệch. Đầu cuối ống loe to hình nón cụt, đáy ống là màn huỳnh quang có tác dụng phát sáng khi có tia e^- đập vào. ống điện tử có nhiệm vụ tạo ra tia e^- xuất phát từ Catot đến màn hình tạo ra vết sáng có dạng phụ thuộc vào quy luật của tín hiệu đưa đến các phiến làm lệch Y1Y2 và X1X2 của ống tia. Các khối khác của Ô-xi-lô Điện áp điều khiển cặp lái đứng U_{Y1Y2} và cặp lái ngang U_{X1X2} .

+ **Kênh lệch đứng Y (Vertical System):** Có nhiệm vụ nhận tín hiệu cần quan sát U_{th} được đưa vào từ dây đo (**Probe**) thực hiện các chức năng biến đổi tín hiệu và tạo ra tín hiệu phù hợp (dạng điện áp đối xứng) đưa tới cặp lái đứng Y1Y2 của CRT.

+ **Khối đồng bộ (Triger System):** hay còn được gọi là Khối kích khởi, có nhiệm vụ nhận tín hiệu đồng bộ (tín hiệu kích khởi) $U_{đb}$ tạo ra xung đồng bộ $U_{xđb}$ để điều khiển kênh lệch ngang X.

+ **Kênh lệch ngang X (Horizontal System):** Tạo ra điện áp quét răng cưa hay nhận tín hiệu quét từ bên ngoài (qua đầu vào Ext) để tạo ra điện áp quét ngang đưa tới cặp lái ngang X1X2 của CRT.

Tùy theo dạng điện áp quét mà hình ảnh sáng trên CRT có dạng khác nhau:

+ Nếu U_q là điện áp răng cưa tuyến tính thì dao động đồ là dạng tín hiệu theo thời gian.

+ U_q giống dạng tín hiệu vào thì dao động đồ là các hình ảnh phức tạp dạng cánh hoa, ... được gọi là dao động đồ Lissajous.

b. Nguyên lý và các phương pháp quét

Đưa điện áp của tín hiệu cần nghiên cứu lên cặp phiến lệch Y, và điện áp quét răng cưa lên cặp phiến lệch X. Do tác dụng đồng thời của cả hai điện trường lên 2 cặp phiến mà tia điện tử dịch chuyển cả theo phương trục X và Y. Quỹ đạo của tia điện tử dịch chuyển trên màn sẽ vạch nên hình dáng của điện áp nghiên cứu biến thiên theo thời gian. Nếu điện áp quét là hàm liên tục theo thời gian thì được gọi là quét liên tục, nếu điện áp quét là hàm gián đoạn theo thời gian thì được gọi là quét đợi.

b.1. Nguyên lý quét tuyến tính liên tục

Điện áp quét tuyến tính liên tục có tác dụng lái tia điện tử dịch chuyển lặp đi lặp lại 1 cách liên tục theo phương ngang tỷ lệ bậc nhất với thời gian. Để quét tuyến tính liên tục cần phải dùng điện áp biến đổi tuyến tính liên tục (tăng tuyến tính hay giảm tuyến tính).

Giả sử:

+ $U_{th} = U_m \sin \omega.t \rightarrow$ đưa vào kênh Y và đưa tới cặp lái đứng Y_1Y_2

+ $U_q = a.t$ đưa tới cặp lái ngang $X_1X_2 \rightarrow$ điện áp trên các cặp lái tia như sau:

$$U_y = U_{y1y2} = U_{th}S_y$$

$$U_x = U_{x1x2} = U_qS_x$$

- Trong đó:
- + $S_y = K_y S_{oy}$: độ nhạy của kênh Y
 - + $S_x = K_x S_{ox}$: độ nhạy của kênh X
 - + K_X và K_Y là hệ số khuếch đại tổng cộng của kênh Y và X.

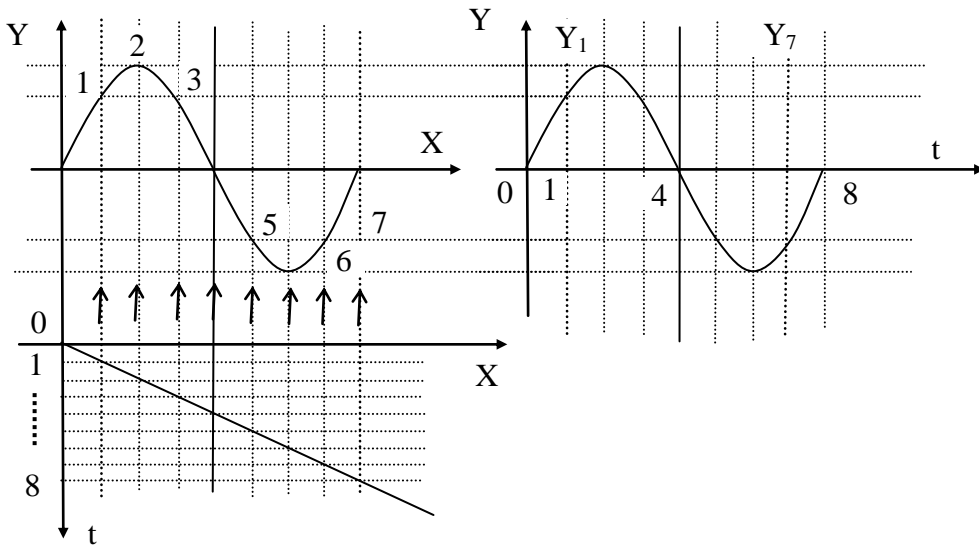
Như vậy độ lệch tia trên màn hình theo chiều đứng và chiều ngang

$$\begin{aligned}y &= U_y S_{oy} = U_{th} K_y S_{oy} \\ &= K_y S_{oy} \cdot U_m \sin \omega t \\ x &= U_x S_{ox} = U_q K_x S_{ox} \\ &= K_x S_{ox} \cdot a \cdot t \\ \Rightarrow y &= Y_m \sin \omega t = Y_m \sin \omega \frac{x}{K_x S_{ox} \cdot a} \\ \Rightarrow y &= Y_m \sin \Omega m x (1)\end{aligned}$$

Trong đó:

$$Y_m = K_y S_{oy} \cdot U_m$$
$$\Omega_m = \frac{\omega}{K_x S_{ox} \cdot a}$$

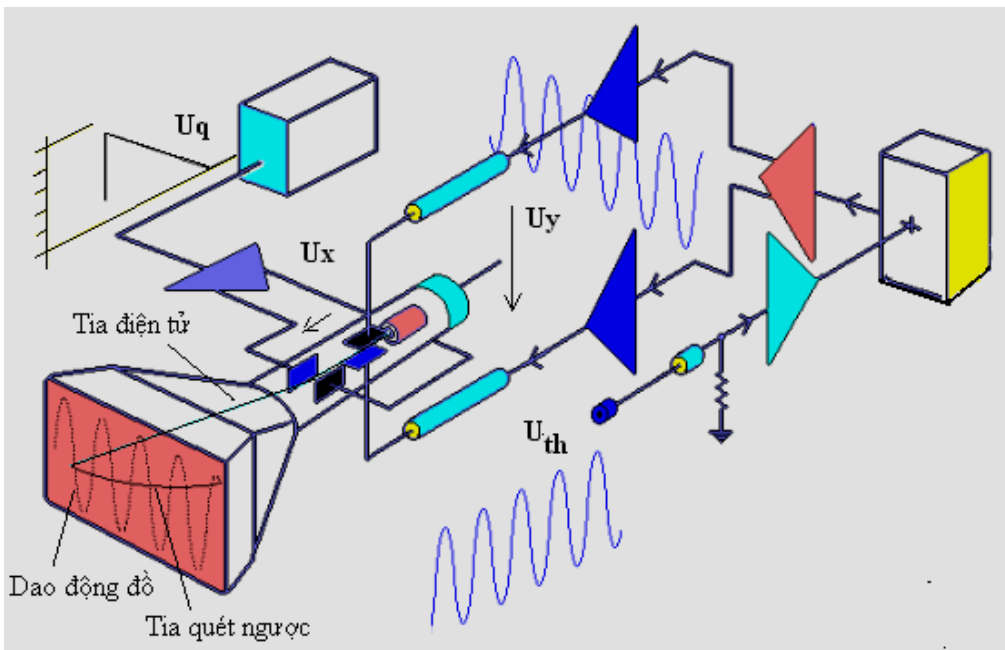
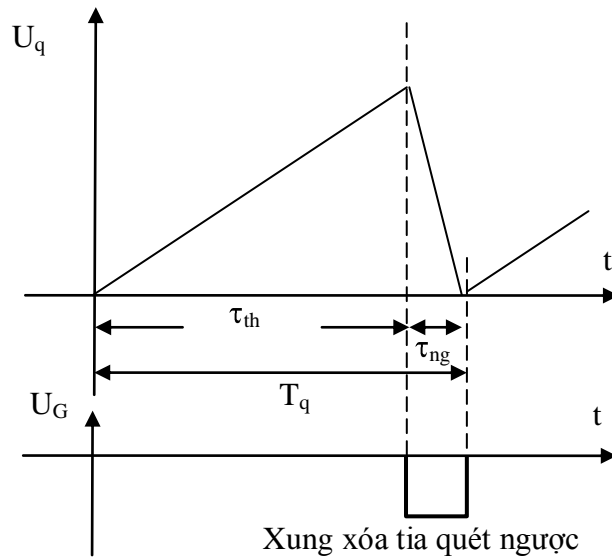
Biểu thức (1) chính là đồ thị của dao động đồ trên màn hình, nó có dạng giống dạng U_{th} cần quan sát. Như vậy khi điện áp quét được đưa vào cặp lái ngang $X_1 X_2$ là điện áp tuyến tính thì dạng dao động đồ trên màn hình chính là dạng tín hiệu cần nghiên cứu theo thời gian. Minh họa nguyên lý quét tuyến tính như Hình 4.3



Hình 4.3 – Minh họa nguyên lý quét tuyến tính

Nếu $t \rightarrow \infty$ thì tia điện tử vượt quá giới hạn màn hình điện áp quét được sử dụng phải là dạng điện áp quét răng cưa tuyến tính. Điện áp quét răng cưa lý tưởng thời gian quét ngược $\tau_{ng}=0$ trường hợp này sẽ không có tia quét ngược. Tuy nhiên trong thực tế $\tau_{ng} \neq 0$. $T_q = \tau_{th} + \tau_{ng}$ Do tồn tại thời gian quét ngược nên điểm sáng trên màn hình sẽ chuyển ngược từ trái qua phải tạo nên 1 đường quét ngược không mong muốn, để loại trừ thì chọn $T_{th} \gg \tau_{ng}$. Để loại trừ hoàn toàn, trong thời gian quét ngược người ta tạo ra 1 xung âm đưa tới cực điều chế G của CRT để xóa tia quét ngược đó.

Nếu tần số quét đủ cao, màn huỳnh quang có độ dư huy đủ mức cần thiết thì khi mới chỉ có U_q đặt vào cặp phiến X1X2 đã có một đường sáng theo phương ngang. Khi có cả U_{th} đặt vào cặp phiến Y và nếu $T_q = nT_{th}$ thì trên màn xuất hiện dao động đồ của một hay vài chu kì của điện áp nghiên cứu (U_{th}).



Hình 4.4 – Minh họa nguyên lý tạo ảnh trên màn hình

Để có ảnh quan sát với chất lượng cao cần chọn:

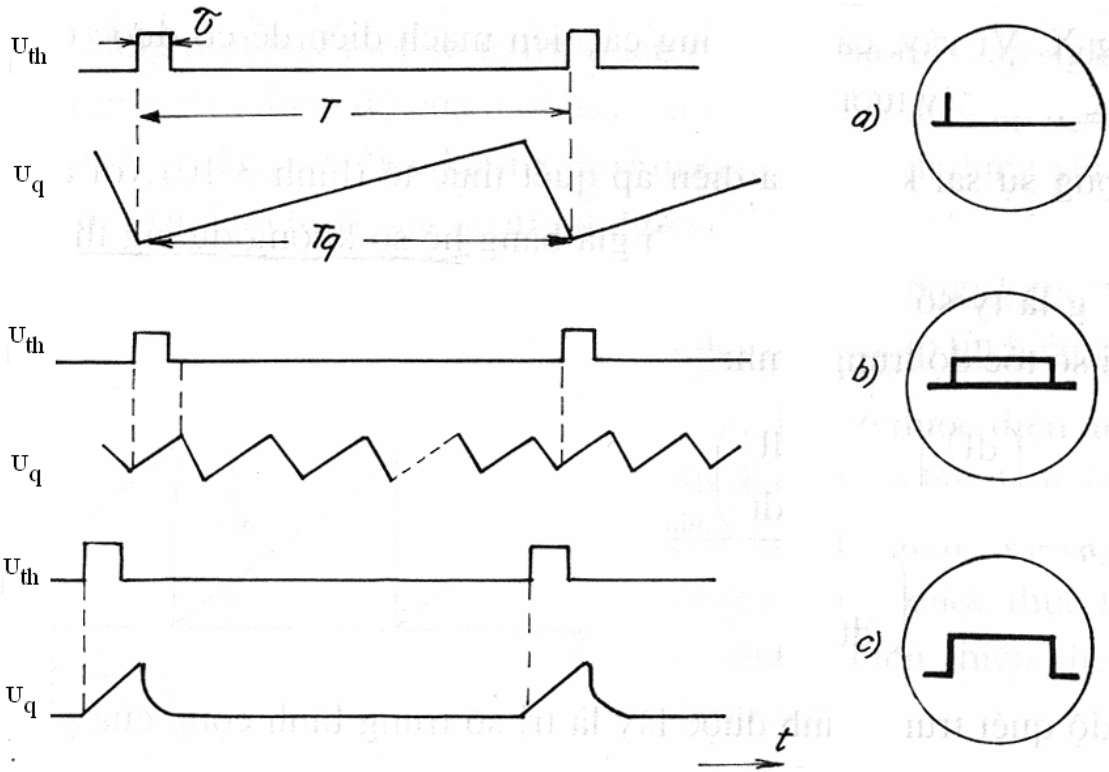
$$\tau_{ng} \ll \tau_{th} \text{ hay } Tq \approx \tau_{th}$$

Điều kiện đồng bộ phải thỏa mãn: $Tq = nT_{th}$

b.2. Nguyên lý quét đợi

Quét đợi là chế độ quét tuyến tính mà điện áp quét không xuất hiện liên tục, tuần hoàn mà chỉ xuất hiện khi tín hiệu vào cần quan sát được đưa tới kênh Y của của Ô-xi-lô đạt được biên độ và cực

tính nhất định. Chế độ này thường dùng để quan sát các dạng xung có độ xấp lớn (hệ số lấp đầy τ/T bé), hoặc tín hiệu xung không tuần hoàn. Ví dụ minh họa nguyên lý quét đợi như



Hình 4.5 - Minh họa chế độ quét đợi

Giả sử tín hiệu xung U_{th} có hệ số lấp đầy nhỏ $\tau \ll T$, hình ảnh dao động đồ tương ứng với các trường hợp khác nhau của điện áp quét như Hình 4.5.

(a): U_q liên tục và $T_q = T_{th}$: xung chỉ xuất hiện trong một thời gian rất bé ($\tau \ll T_{th}$) nên rất khó quan sát và đo lường đợc.

(b): U_q liên tục và $T_q \approx \tau$: Hình dáng xung đã đợc khuếch đại ra, tuy nhiên xung mờ so với đường nền ở dưới nên cũng khó quan sát và đo lường, mặt khác khó thực hiện đồng bộ nên dao động đồ không ổn định, không quan sát đợc đầy đủ dạng xung (sườn xung, đỉnh xung,...).

(c): U_q dạng điện áp quét đơi: chỉ có điện áp quét khi có xung, như vậy hình dáng xung đã được khuếch đại ra, dễ dàng quan sát hơn, để quan sát toàn bộ xung nghiên cứu thì nên điều chỉnh để $\tau_q > \tau$ một chút.

c. Nguyên lý đồng bộ và các phương pháp kích khởi

+ Hiện tượng mất đồng bộ:

Trong các trường hợp khi chúng ta quan sát trên ô-xi-lô ở chế độ tuyến tính liên tục thì thấy có xảy ra hiện tượng dao động đồ không đứng yên mà có cảm giác như là chuyển động trên màn hình, hoặc hình ảnh dao động đồ không phản ánh trung thực dạng tín hiệu. Hiện tượng đó gọi là hiện tượng mất đồng bộ. Để dao động đồ đứng yên ta phải thực hiện nguyên lý đồng bộ.

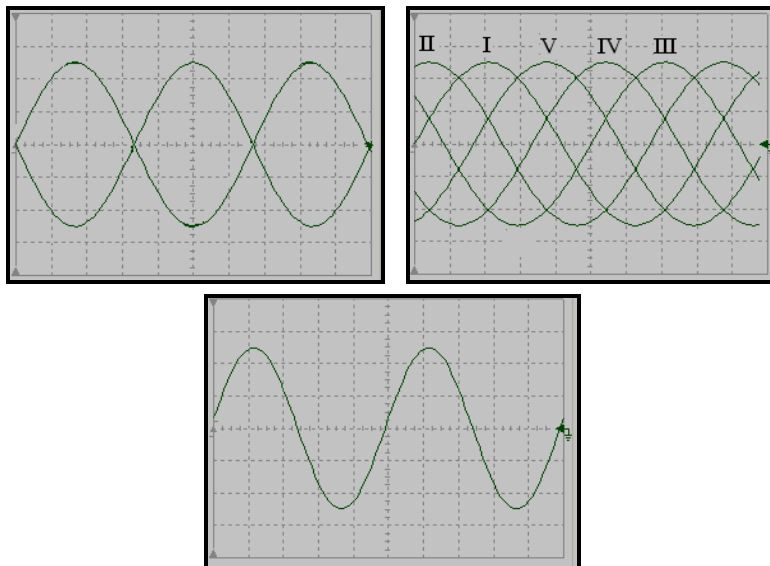
+ Điều kiện đồng bộ:

Để rút ra điều kiện đồng bộ, ta xét dao động đồ khi của tín hiệu U_{th} là dạng điện áp hình sin trong các trường hợp chu kỳ điện áp quét tuyến tính liên tục khác nhau sau:

(a) $T_q = \frac{3}{2}T_{th}$

(b) $T_q = \frac{6}{5}T_{th}$

(c) $T_q = T_{th}$



Hình 4.6 - Hình ảnh dao động đồ với các trường hợp T_q khác nhau

(a): $T_q = \frac{3}{2}T_{th}$: Hình ảnh dao động đồ đứng yên và lặp lại sau 2 chu kỳ điện áp quét, nhưng không phản ánh đúng dạng tín hiệu -> Ô-xi-lô mất đồng bộ.

(b) $T_q = \frac{6}{5}T_{th}$: Ứng với 5 chu kỳ quét liên tiếp dao động đồ xuất hiện ở các vị trí khác nhau I, II, III, IV, V, như vậy dao động đồ lặp lại sau khoảng thời gian rất lớn, bằng 6 chu kỳ điện áp quét, do đó khi quan sát dao động đồ sẽ chuyển động trên màn hình -> Ô-xi-lô mất đồng bộ.

(c) $T_q = T_{th}$: Qua mỗi chu kỳ quét dao động đồ dao động đồ xuất hiện trên màn hình trên một đường duy nhất, như vậy dao động đồ quan sát được ổn định, rõ nét, như vậy Ô-xi-lô đạt điều kiện đồng bộ.

Tóm lại điều kiện đồng bộ đối với chế độ quét tuyến tính liên tục như sau:

$$T_q = n.T_{th} \quad (n: \text{nguyên dương})$$

Như vậy để thỏa mãn điều kiện đồng bộ, chu kỳ điện áp quét tuyến tính liên tục phải bằng số nguyên lần chu kỳ tín hiệu cần quan sát.

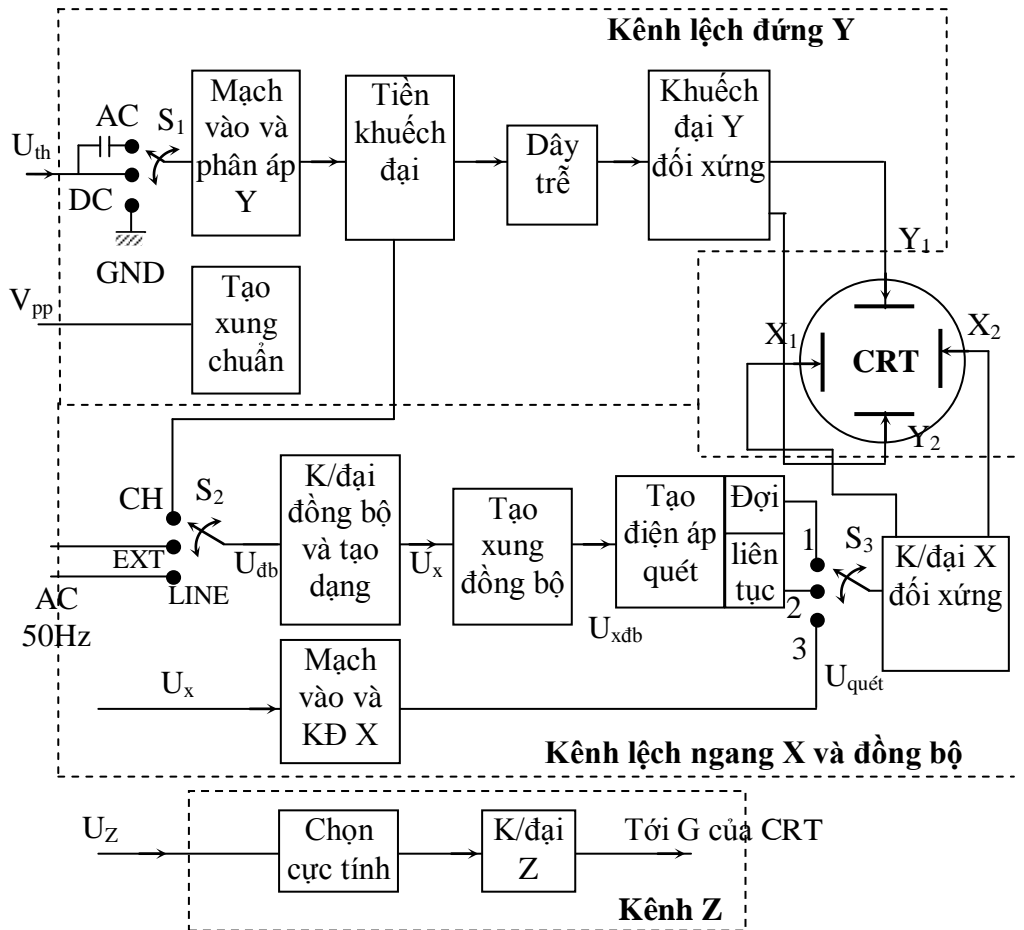
Quá trình thiết lập và duy trì điều kiện này là quá trình đồng bộ của Ô-xi-lô. Quá trình này được thực hiện theo sơ đồ đồng bộ.

+Các chế độ đồng bộ:

- Đồng bộ trong: tín hiệu đồng bộ lấy từ kênh Y của Ô-XI-LÔ
- Đồng bộ ngoài (EXT)
- Đồng bộ điện lưới (LINE)

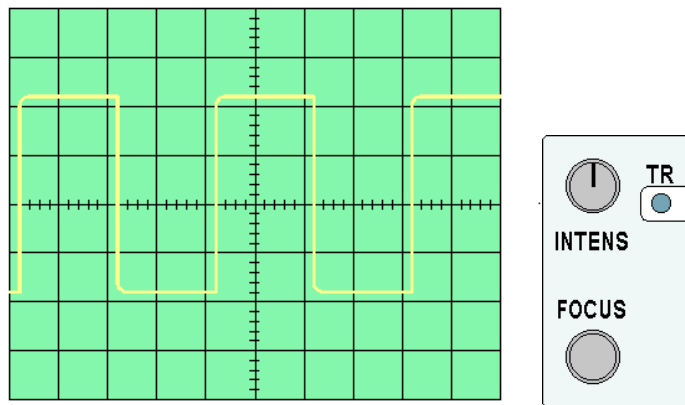
d. Sơ đồ khối chi tiết của ô-xi-lô tương tự.

Sơ đồ khối điển hình của một Ô-xi-lô tương tự (có ống tia điện tử không chế bằng điện trường) như sau: (hình 3.3)



+ Chức năng các khối trong sơ đồ cấu tạo của ô-xi-lô tương tự.

Màn hình ống tia CRT:

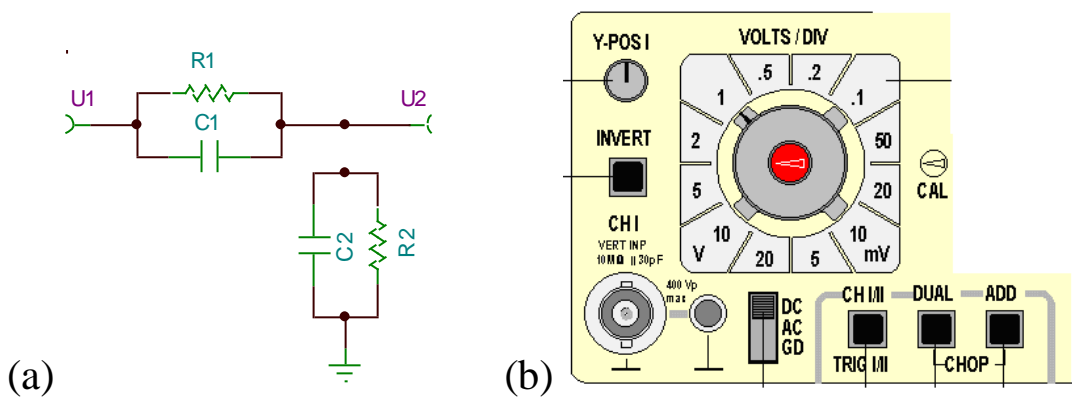


Kênh lệch đứng y (Kênh tín hiệu):

Có tác dụng biến đổi điện áp tín hiệu cần nghiên cứu phù hợp với độ lệch tia theo chiều đứng. Kênh lệch đứng y bao gồm:

+ *Khối suy giảm hay bộ phân áp* vào thường là mạch điện dung-điện trở và có hệ số phân áp không đổi trong dải tần rộng để đưa điện áp có giá trị biên độ thích hợp vào mạch vào và tầng khuếch đại kênh y để có thể mở rộng lượng trình điện áp cần đo. Chuyển mạch của bộ phân áp được ghi ra ngoài mặt máy Volts/Div (Div độ chia dọc).

Ví dụ sơ đồ tương đương khâu suy giảm R-C như hình vẽ (a):



Hình 4.7 – Chuyển mạch phân áp

Hệ số chia áp của khâu phân áp RC là:

$$H = \frac{U_1}{U_2} = \frac{Z_1 + Z_2}{Z_2}$$

Trong đó Z_1, Z_2 là trở kháng tương đương của mỗi khâu phân áp.

$$Z_1 = \frac{R_1}{1 + j\omega R_1 C_1} \quad \text{và} \quad Z_2 = \frac{R_2}{1 + j\omega R_2 C_2}$$

Để hệ số phân áp không phụ thuộc tần số, chọn $R_1 C_1 = R_2 C_2$, khi đó:

$$H = \frac{R_1 + R_2}{R_2} - \text{không phụ thuộc vào tần số } \omega.$$

+ *Khối mạch vào và tiền khuếch đại y*: Tăng Z_v của kênh y (hay chính của ô-xi-lô) và để phối hợp trở kháng vào của kênh y với trở kháng sóng của cáp dẫn tín hiệu đến. Tiền KĐ y để làm tăng độ nhạy kênh y: ($K_{\text{tổng}} = K_{\text{tiền KĐy}} + K_{\text{KĐ đối xứng}}$) Mạch này còn tham gia vào dải thông tần của kênh y. (Mạch vào thường là tầng KĐ dùng dalinhtror mắc CC, JFET, MOS-FET, sau đó là tiền KĐ y là KĐTT mắc vi sai). Triết áp điều chỉnh đưa ra mặt máy để biến đổi $K_{\text{tiền KĐ}}$ để dao động đồ biến thiên theo chiều y.

+ *Khối dây trễ*: thường là chuỗi các phần tử LC dùng khi tín hiệu U_y là dạng xung, để tạo trễ giữa xung vào đưa đến phiến làm lệch đứng với điện áp đưa đến phiến lệch ngang để khi quan sát tín hiệu không bị mất sườn trước của xung, và sử dụng trong trường hợp quét dọi.

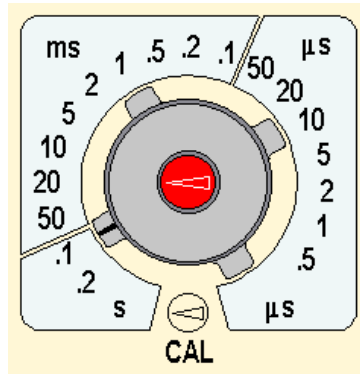
+ *Bộ khuếch đại y đối xứng*: làm tăng độ nhạy chung của kênh y, thực hiện đảo pha tín hiệu để cung cấp đối xứng cho cặp phiến làm lệch độ tiêu tụ chùm tia tới mới tốt, độ nhạy mới đối xứng nhau đối với trục x, và không làm méo dạng đồ thị dao động do cách cung cấp tín hiệu không đối xứng gây nên.

+ *Khối tạo dao động có biên độ chuẩn* U_{pp} cố định để kiểm chuẩn thang khắc độ của chuyển mạch phân áp y trước khi thực hiện phép đo biên độ điện áp. Thường là là bộ dao động đa hài đối xứng tự dao động.

Kênh lệch ngang x.

Đùng để tạo nên điện áp quét và truyền đạt điện áp để cặp phiến làm lệch ngang. Và khuếch đại tín hiệu đồng bộ với điện áp lệch ngang. Trong kênh lệch ngang gồm có:

+ Trường hợp quét trong thì có : *Bộ tạo điện áp quét răng cưa* (quét nội) tăng hay giảm tuyến tính (có thể là điện áp răng cưa quét liên tục hay quét đợt) .



+ Trường hợp quét ngoài thì cần có :

- *Mạch vào và tiền khuếch đại* thường là bộ phối hợp trở kháng và suy giảm để giảm nhỏ biên độ điện áp quét ngoài đến mức cần thiết.

+ *Bộ khuếch đại đối xứng kênh X* để khuếch đại điện áp quét trong hay quét ngoài đến mức cần thiết.

Khối đồng bộ

Giải quyết vấn đề pha của tín hiệu cần quan sát U_q với tín hiệu quét ngang, để được dao động đồ cố định và trung thực, rõ ràng. Có 3 loại tín hiệu đồng bộ đưa đến chuyển mạch S1:

- *Đồng bộ ngoài* : Tín hiệu đồng bộ ngoài cho qua bộ đảo cực tính, sau đó tới khuếch đại và tạo dạng xung đồng bộ, tiếp đó qua bộ tạo xung kích phát quét , xoá, chiếu sáng, và tiếp đó tới bộ tạo quét (liên tục hay đợt) và cuối cùng đưa tới bộ khuếch đại X đối xứng. Trường hợp này dùng khi quan sát tín hiệu xung có độ rộng hẹp, tần số xung lớn.

- *Đồng bộ trong* : Lấy một phần tín hiệu U_y cần quan sát từ khối tiền Khuếch đại Y đưa xuống đồng bộ, trường hợp này dùng để quan sát tín hiệu U_y là sin hoặc xung trong dải tần số thấp, cao.

- Đồng bộ 50 Hz xoay chiều : Lấy một phần tín hiệu điện áp xoay chiều nguồn nuôi 50Hz đưa vào chuyển mạch đồng bộ. Dùng để quan sát tín hiệu ở phạm vi tần số thấp, tần số công nghiệp dạng sin...

Kênh khuếch đại z :

Bao gồm mạch vào, đổi cực tính, khuếch đại z và vào cực điều chế G để thay đổi độ sáng trên màn. Sử dụng trong trường hợp có tín hiệu điều chế độ sáng vào.

Khởi nguồn nuôi :

Đảm bảo cấp nguồn cho toàn bộ máy hiện sóng.

Một số chế độ làm việc:

- Quét liên tục đồng bộ trong (ngoài): Dùng để quan sát ảnh của tín hiệu liên tục theo thời gian và đo các tham số của chúng. S2 ở vị trí CH (hoặc EXT nếu là đồng bộ ngoài), S3 ở vị trí 2. Tín hiệu từ lối vào kênh Y, qua Mạch vào và bộ phân áp Y được khuếch đại tới một mức nhất định, sau đó được giữ chậm lại rồi đưa qua Bộ KĐ Y đối xứng để tạo 2 tín hiệu có biên độ đủ lớn, đảo pha nhau đưa tới 2 phiến đứng

- Quét đợt đồng bộ trong: Dùng để quan sát và đo tham số của dãy xung không tuần hoàn hoặc dãy xung tuần hoàn có độ hỏng lớn. S2 ở vị trí CH, S3 ở vị trí 1. Quá trình hoạt động: giống chế độ 1

- Chế độ khuếch đại (chế độ quét lissajous): Dùng để đo tần số, góc lệch pha, độ sâu điều chế, vẽ đặc tính Vôn-Ampe của diốt hoặc dùng làm thiết bị so sánh. Hình nhận được trên màn Ô-XI-LÔ gọi là hình **Lissajous**. S3 ở vị trí 3. Bộ tạo quét trong được ngắt ra khỏi quá trình hoạt động. Ô-XI-LÔ làm việc theo 2 kênh độc lập X,Y và đầu vào X cũng là đầu vào tín hiệu.

4.2.2 Ô-xi-lô nhiều kênh.

Trong những trường hợp cần so sánh nhiều tín hiệu cần đo, ta phải khảo sát hai hay nhiều quá trình trên một Ô-xi-lô. Vấn đề này được giải quyết bằng các biện pháp:

- Mỗi quá trình nghiên cứu được dùng một tia điện tử riêng biệt.

- Chỉ dùng một tia điện tử để ghi cả hai quá trình nhưng làm cho tia điện tử thay đổi có chu kỳ để ghi từ quá trình này sang quá trình khác.

Phương pháp thứ nhất phải dùng nhiều Ô-xi-lô khác nhau, mỗi Ô-xi-lô nghiên cứu một quá trình riêng biệt. Cách thực hiện như vậy thì rất tốn kém, vì phải dùng nhiều Ô-xi-lô. Hơn nữa, vì độ nhạy của các ống tia điện tử khác nhau, tỷ lệ xích về thời gian không giống nhau, nên phương pháp này ít dùng.

Trên thực tế, người ta dùng Ô-xi-lô nhiều tia, mà phổ biến là loại hai tia. Trong các loại Ô-xi-lô này, ống tia điện tử được cấu tạo theo hai cách.

- Loại ống tia có ngăn đôi (hoặc nhiều hơn), hệ thống súng điện tử. Những hệ thống này tạo nên hai tia điện tử (hay nhiều tia) tác dụng lên cùng một màn hình.

- Loại ống có tia điện tử phát ra từ cùng một catốt ra một số tia.

Cả hai loại ống trên đều có khó khăn trong chế tạo là làm sao để khử bỏ được tác dụng ảnh hưởng lẫn nhau của các tia điện tử. Khó khăn này càng lớn khi số tia điện tử càng nhiều. Vì vậy, thông thường chỉ có loại ống có hai tia. Trong một số quá trình có cùng tần số, có thể khảo sát đồng thời trên màn của một Ô-xi-lô có ống tia điện tử có một tia. Cách này được thực hiện theo biện pháp thứ

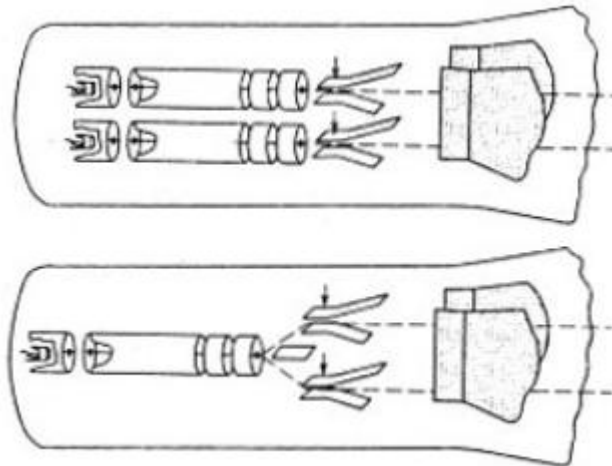
hai đã nói ở trên; nó được kèm theo một bộ phận phụ của Ô-xi-lô nữa là chuyển mạch điện tử.

Chuyển mạch điện tử là thiết bị dùng đèn điện tử hoặc đèn bán dẫn, đầu vào được đưa tới cả hai quá trình điện áp cần nghiên cứu. Đầu ra của nó đưa tới cặp phiến lệch Y (hay bộ khuếch đại y) của Ô-xi-lô.

Tác dụng của chuyển mạch điện tử là làm cho tia điện tử chuyển đổi thời gian quét để ghi quá trình cần nghiên cứu này sang quá trình cần nghiên cứu khác. Sự chuyển mạch trên được thực hiện do sự không chế dao động xung vuông đối xứng được tạo ra từ một bộ đa hài. Điện áp chuyển mạch cần yêu cầu dạng xung của nó gần vuông góc, có như vậy thì sự chuyển trạng thái mới tức thời, không gây mờ rối dao động đồ cần quan sát. Xung điện áp này cần phải đối xứng, tức thời gian hai khoảng chu kỳ dương và âm phải bằng nhau, có như vậy thì độ sáng của hai dao động đồ mới bằng nhau.

a. Ô-xi-lô 2 kênh dùng CRT 2 tia

Cấu tạo của Ô-xi-lô hai tia được minh họa như ở Hình 4.8

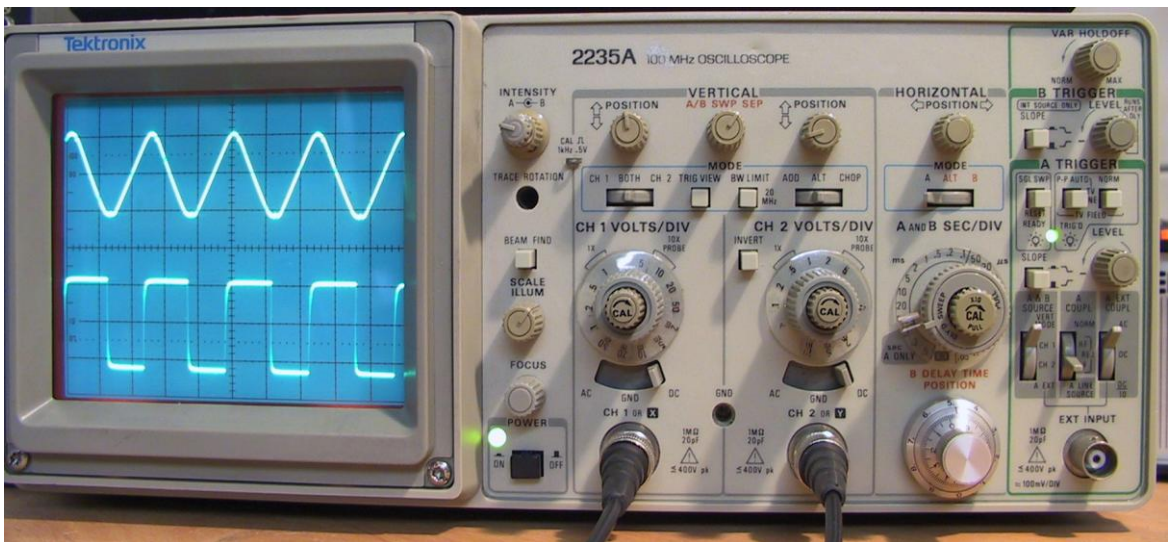


Hình 4.8 - CRT 2 tia

Chương 4 – Máy hiện sóng (Ô-xi-lô)

Cấu tạo cơ bản của Ô-xi-lô điện tử hai tia giống như Ô-xi-lô một tia, nhưng ở Ô-xi-lô hai tia cần chú ý rằng trong một ống tia điện tử có hai súng phóng tia điện tử riêng biệt, tức là gần đôi hệ thống súng điện tử, ta có hai súng phóng tia điện tử riêng biệt. Mỗi chùm tia điện tử cho một vết dạng sóng. Mỗi tia điện tử được súng điện tử tạo ra từ catốt qua các điện cực đến màn huỳnh quang được qua các cặp phiến làm lệch riêng của nó (Y11; Y12 và Y21; Y22) để lái tia điện tử (1) và (2) theo chiều đứng. Dạng sóng quét răng cưa từ bộ tạo góc thời gian đưa vào cặp phiến lệch ngang và cả hai chùm tia điện tử này được làm lệch ngang màn hình một cách đồng thời. Ô-xi-lô sử dụng CRT 2 tia có lối vào cặp phiến lệch đứng tách biệt hoàn toàn, kênh A và kênh B. Mỗi kênh đều có các mạch khuếch đại làm lệch riêng biệt của nó để tới một cặp phiến làm lệch đứng. Bộ tạo góc thời gian điều khiển một bộ duy nhất các tấm lái tia ngang.

b. Ô-xi-lô 2 kênh dùng CRT 1 tia kết hợp chuyển mạch điện tử



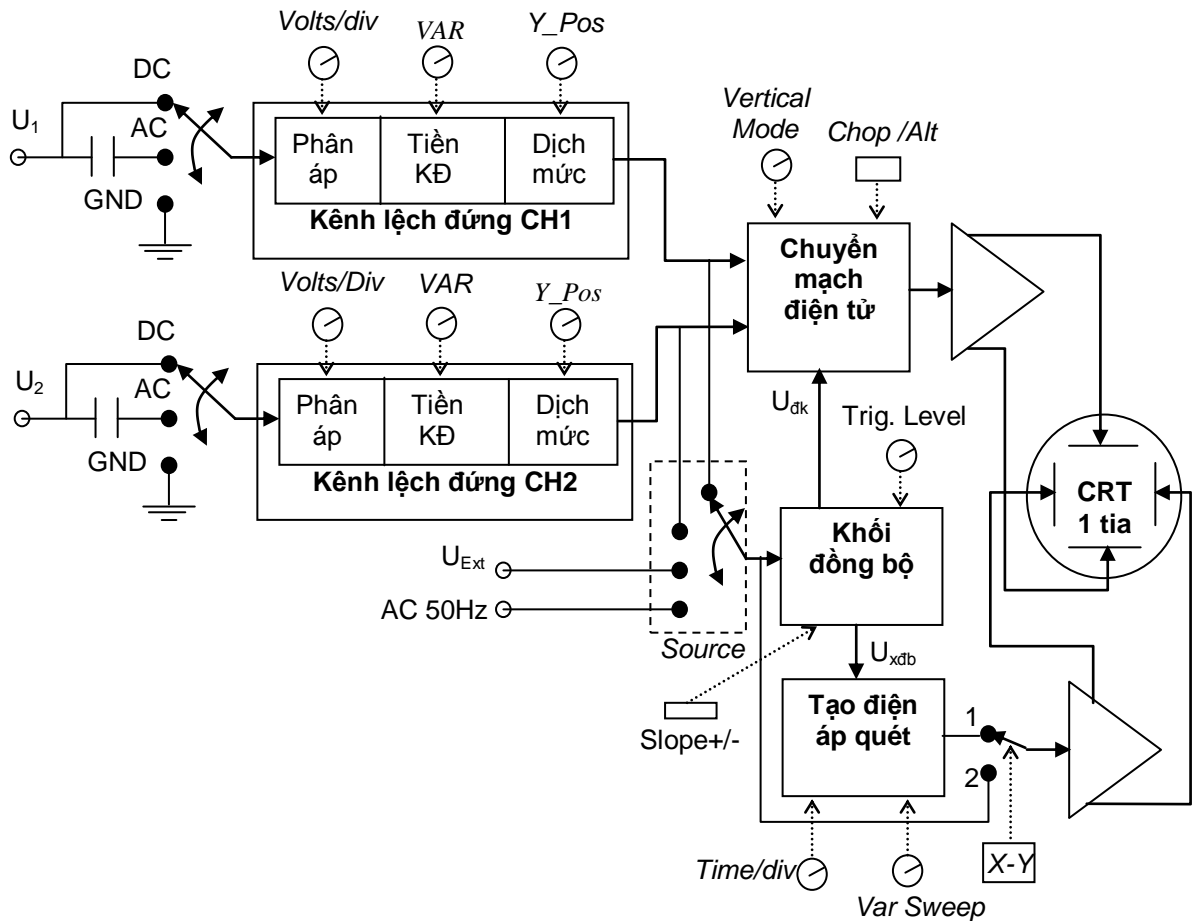
Hình 4.9 - Hình ảnh của Ô-xi-lô tương tự 2 kênh dùng CRT 1 tia

Sơ đồ nguyên lý của Ô-xi-lô 2 kênh dùng CRT 1 tia kết hợp chuyển mạch điện tử như 150. Trong đó hai tín hiệu cần quan sát ($U_1(t)$, $U_2(t)$) sẽ được đưa vào 2 kênh lệch đứng riêng biệt giống

nhau rồi đưa tới chuyển mạch điện tử. Chuyển mạch điện tử sẽ được điều khiển để tại 1 thời điểm chỉ có 1 tín hiệu qua nó và đưa tới khuếch đại Y đối xứng để đưa tới cặp lái đứng Y_1Y_2 và tín hiệu đó sẽ được hiển thị trên màn hình. Hai tín hiệu sẽ được lần lượt hiển thị trên màn hình theo 2 chế độ quét: quét tuần tự và quét xen kẽ.

+Chế độ quét tuần tự (**Alt Mode**): Nguyên lý: lần lượt qua mỗi chu kỳ quét, các tín hiệu $U_1(t)$ (giả sử là dạng điện áp hình sin) và $U_2(t)$ (giả sử là dạng điện áp tam giác) được đưa qua chuyển mạch điện tử và đưa qua khuếch đại Y đối xứng để lần lượt hiển thị trên màn hình. Giả sử trong các chu kỳ quét lẻ U_1 được hiển thị còn trong các chu kỳ quét chẵn U_2 được hiển thị. Minh họa chế độ quét tuần tự như

Ưu điểm của chế độ quét tuần tự là tốc độ chuyển mạch không cần lớn, rất phù hợp để quan sát nhưng tín hiệu có tần số cao, nhược điểm điểm là khi tần số tín hiệu quan sát nhỏ, T_q lớn dao động đồ quan sát không ổn định.



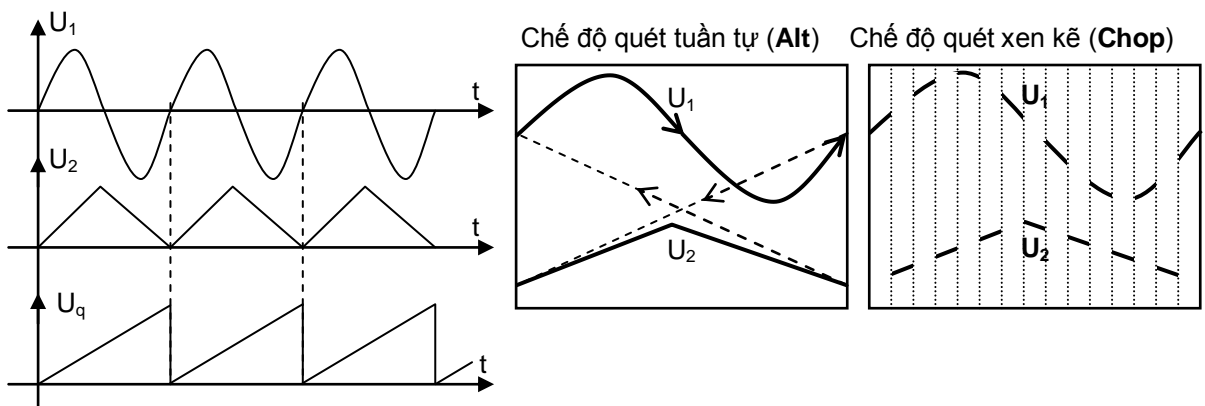
Hình 4.10 - Sơ đồ nguyên lý ô-xi-lô 2 kênh

+ Chế độ quét xen kẽ (**Chop Mode**): Trong 1 chu kỳ T_q , người ta chia làm nhiều khoảng thời gian bằng nhau τ . Lần lượt qua mỗi khoảng thời gian này các tín hiệu U_1 , U_2 được đưa qua chuyển mạch điện tử và đưa tới k/đại Y đối xứng để hiển thị lên màn hình. Giả sử trong khoảng thời gian lẻ U_1 được hiển thị, trong khoảng thời gian chẵn U_2 được hiển thị. Như vậy, trong 1 chu kỳ T_q , cả 2 tín hiệu đều được hiển thị trên màn hình dưới dạng các đoạn sáng đứt nét xuất hiện xen kẽ nhau. Tuy nhiên những chỗ đứt nét ở dạng sóng đã tạo ra ngấn tới mức không thể nhận ra chúng khi tần số chuyển mạch là cao. Khi tín hiệu nghiên cứu ở tần số thấp thì tín hiệu hiện hình trên màn máy xem sóng gần như liên tục. Khi tín hiệu nghiên cứu ở tần số cao, thực hiện không đồng bộ

(chọn $T_q \neq \tau$) thì đoạn ngắt bị lấp do độ dư huy của ống và độ lưu ảnh của mắt.

Để khắc phục nhược điểm này của kiểu luân phiên đối với tần số thấp ta sử dụng chuyển mạch ngắt quãng. Bởi vì những chỗ đứt quãng trong từng vết ngắn tới mức không thể nhìn thấy được, khiến cả hai dạng sóng tín hiệu đều được hiện hình một cách liên tục, dễ dàng cho việc quan sát so sánh.

Ưu điểm của chế độ quét xen kẽ là dao động đồ ổn định khi quan sát những tín hiệu có tần số nhỏ, nhưng nhược điểm là tốc độ chuyển mạch làm việc phải lớn, do đó không phù hợp khi quan sát những tín hiệu có tần số lớn.



Hình 4.11 - Minh họa các chế độ quét

4.3 ĐÂY ĐO DÙNG CHO Ô-XI-LÔ

Dây đo (Probe) được sử dụng để đưa các tín hiệu vào máy đo nói chung hay Ô-xi-lô nói riêng. Dây đo thường được cấu tạo gồm đầu dò (thường là đầu móc vào điểm đo trong mạch), các phân tiền xử lý (phân áp, hoặc khuếch đại,...), cáp dẫn đồng trục, và connector chuẩn BNC. Dây đo cũng có vai trò quan trọng và ảnh hưởng lớn đến sai số của phép đo.

Có 2 dạng dây đo chính:

- + Dây đo thụ động.

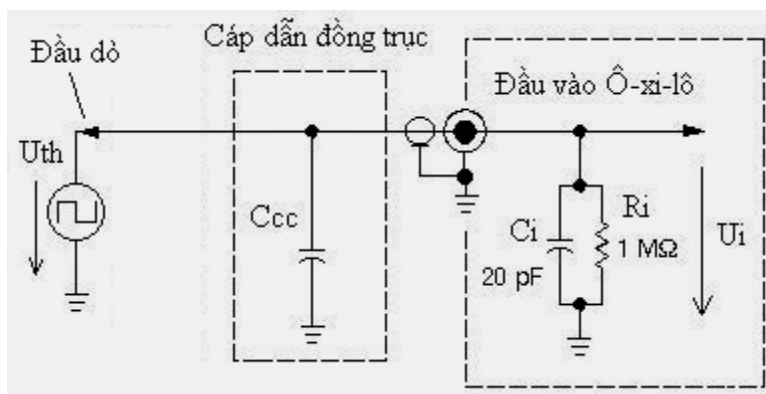
+ Dây đo tích cực.

4.3.1 Dây đo thụ động trở kháng cao

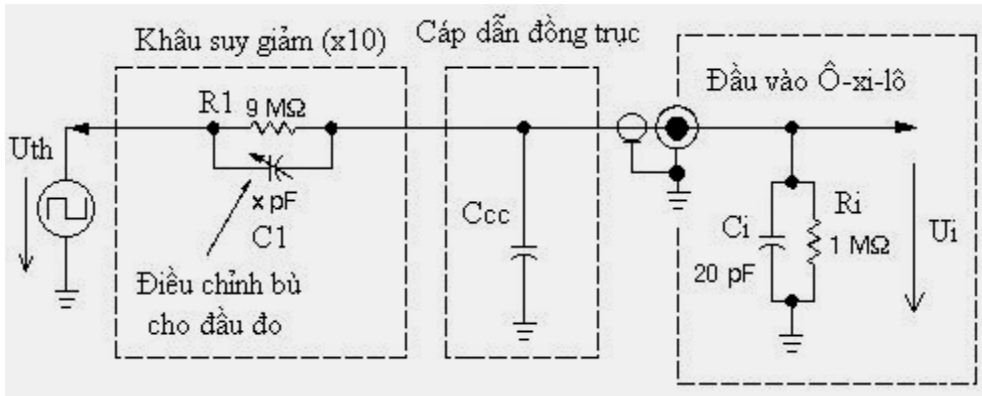


Hình 4.12 - Hình ảnh của dây đo thụ động

Dây đo thụ động trở kháng cao thường có 2 chế độ làm việc: Không suy giảm (ví trí x1) và có suy giảm (vị trí x10 – làm suy giảm tín hiệu vào 10 lần). Sơ đồ tương đương của dây đo loại này trong các trường hợp như Hình 4.13.



(a) Dây đo không suy giảm (vị trí x1)

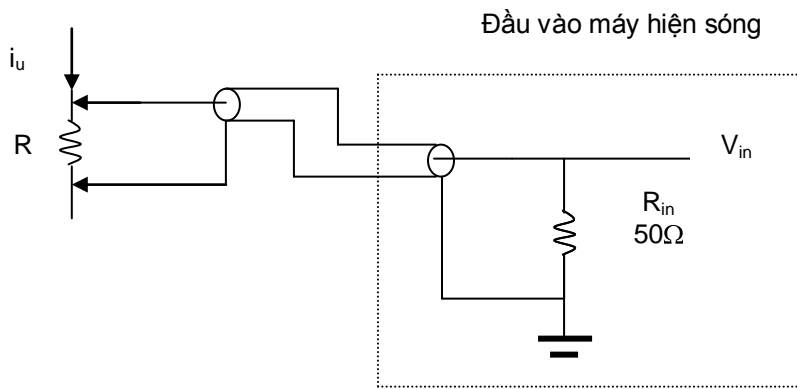


(b)- Dây đo có suy giảm (vị trí x10)

Hình 4.13 - Sơ đồ tương đương dây đo thụ động có khâu suy giảm (x1/x10)

4.3.2 Dây đo tích cực

Dây đo tích cực thường được tích hợp thêm các bộ khuếch đại tín hiệu, hay bộ biến dòng vào đầu đo điện áp. Các dạng dây đo dòng như Hình 4.14 và Hình 4.15.



Hình 4.14 – Dây đo dòng dùng điện trở Shun

Một bộ chuyển đổi tạo ra điện thế đầu vào tỷ lệ với dòng trong mạch điện sử dụng thì được gọi là "Đầu dò dòng điện". Một điện trở và một đầu dò điện thế 1:1 như Hình 4.14 và chúng là phương thức sử dụng ở trạng thái chắc chắn. Tuy thế việc xen điện trở vào mạch điện sử dụng có một vài bất lợi. Sự tạo ra sụt áp đủ lớn trước điện trở tương ứng trong Ô-xi-lô sẽ có bất lợi ảnh hưởng đến sự vận hành mạch điện và phải kết nối đầu ra đất của máy dò tới mạch

điện ở điểm dòng điện được giám sát. Sử dụng đầu dò vi sai sẽ cho phép đo dòng vào và ra của nút mà nó không được nối đất.

Đầu dò dòng điện thực hiện được nếu sử dụng biến áp có hiệu quả, cho điện trở nhỏ vào mạch điện sử dụng Hình 4.15, đặt đúng vào đầu dò một biến áp có cuộn dây thứ cấp n_s vòng cấp điều khiển đầu dò 50Ω mà đầu cuối ví dụ điện trở 50Ω nối tới đầu vào Ô-xi-lô. Dòng điện được đo trong mạch sử dụng được dẫn qua cuộn dây sơ cấp 1 vòng, khi nó phụ thuộc vào biến áp, phương pháp này không được đo dòng điện DC, i, e... nó bị ghép AC. Phương trình cho biến áp được trình bày rõ ràng như sau:

$$(1) i_s = i_u/n_s$$

$$(2) \text{Độ nhạy của đầu dò là } R_{in}/n_s \text{ V/A.}$$

$$(3) \text{Điện trở của cuộn sơ cấp dĩ nhiên là } R_{in}/n_s$$

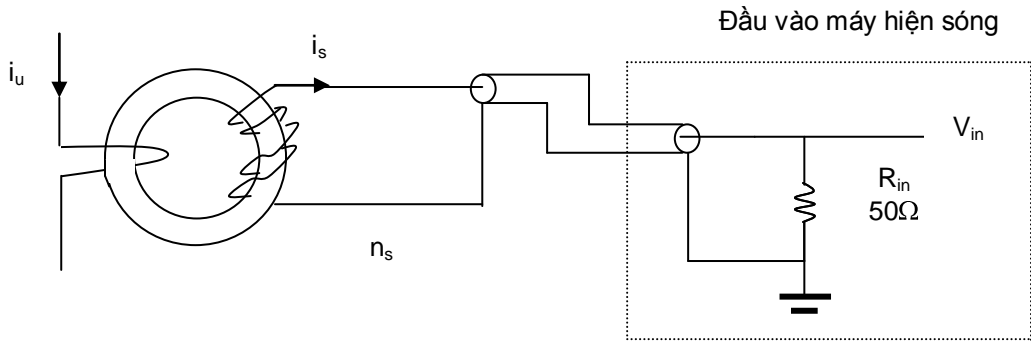
Khi biến áp đầu dò dòng điện sử dụng chiều mạch điện trên dây nối trong mạch điện sử dụng, điện trở R_{in}/n_s^2 được biểu diễn thêm vào dây mà ảnh hưởng tải của dòng điện đo không thể là cuối cùng.

Đáng tiếc là đầu dò chế tạo thường xuyên gặp tình trạng số các vòng quấn của cuộn thứ cấp máy biến áp là không rõ ràng, nhưng có thể đưa lại điện trở đầu cuối và độ nhạy, số vòng cuộn thứ cấp có thể tính toán dễ dàng.

Đầu dò dòng điện thực hiện với việc sử dụng "hiệu ứng lớn" hoặc một "bộ tự dao động lớn", lấy tức thời cường độ qua nam châm trong lõi biến áp phát sinh ra một tín hiệu điện thế, được khuếch đại và đưa tới đầu vào Ô-xi-lô. Phương pháp này để đo dòng DC nhưng nó có hạn chế khi đo tín hiệu tần số tương đối thấp.

Đầu dò dòng điện ghép phối hợp với một biến áp và một bộ tạo động lớn đưa vào một khối tích phân và phối hợp các đầu ra để

cung cấp những đặc trưng nhất của hai kiểu đó. Độ rộng băng đo được có giá trị xấp xỉ 50MHz. Trong kiểu này dòng điện biến áp có một đoạn dây ngắn qua lõi biến áp và dây này được xen vào nhánh của mạch điện sử dụng cần đo. Có kiểu sắp đặt lõi biến áp đưa vào hai phân di chuyển được song biến áp có thể có phạm vi xung quanh các vòng dây, nó được tách rời đầu kia. Tỷ số vòng dây biến áp và độ nhạy đầu dò có thể thay đổi bởi hai vòng hoặc nhiều vòng của dây mang dòng điện qua biến áp. Cộng hoặc trừ dòng điện trong các nhánh khác nhau của mạch điện sử dụng có thể thực hiện bằng sự liên kết các dòng điện đồng thời qua đầu dò dòng điện, nhưng sẽ có vài phép đo cặp chéo giữa các nhánh.



Hình 4.15 - Đầu dò biến đổi dòng

4.4 Ô-XI-LÔ SỐ

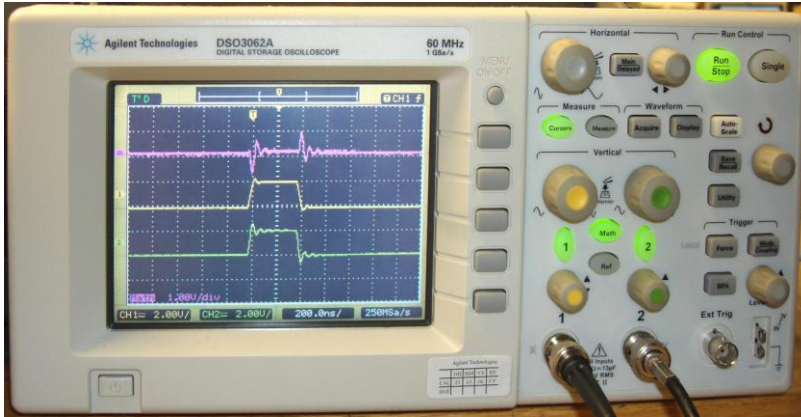
4.4.1 Khả năng của ôxilô số

Ôxilô điện tử số có các ưu điểm là:

- Duy trì hình ảnh dạng của tín hiệu trên màn hình với khoảng thời gian không hạn chế.
- Tốc độ đọc có thể thay đổi trong giới hạn rộng.
- Các đoạn hình ảnh lưu giữ có thể xem lại được ở tốc độ thấp hơn nhiều, tốc độ quét có thể tới 1cm/1h.
- Tạo được hình ảnh dao động đồ tốt hơn, tương phản hơn loại ôxilô tương tự.

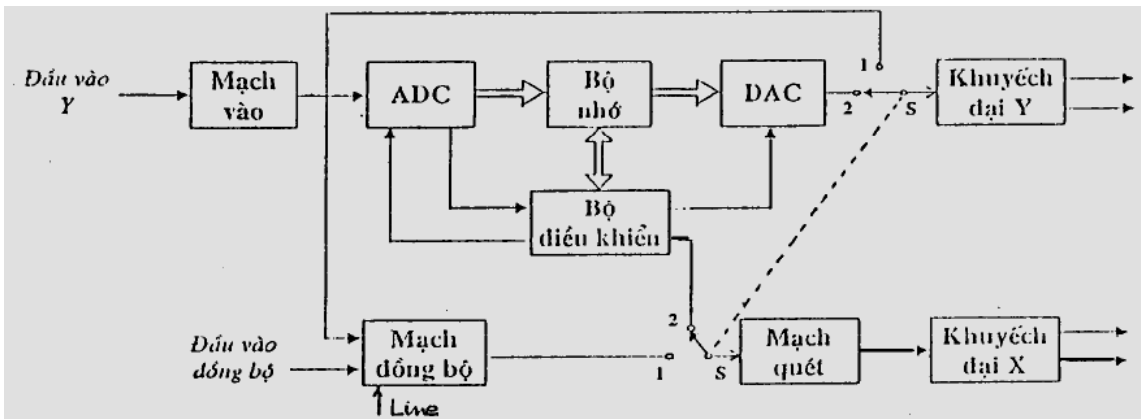
Chương 4 – Máy hiện sóng (Ô-xi-lô)

- Đơn giản hơn trong sử dụng, vận hành.
- Có thể truyền trực tiếp số liệu của tín hiệu cần quan sát dưới dạng số, ghép trực tiếp với máy tính hay được xử lý trong ôxilô.



4.4.2 Cấu trúc ô-xi-lô số

Sơ đồ khối cấu tạo của ôxilô (có nhớ) số, được vẽ cơ bản như Hình 4.16.



Hình 4.16 - Sơ đồ khối nguyên lý cấu tạo Ô-xi-lô số

Khi chuyển mạch S (đồng trục) có vị trí 1 thì ôxilô làm việc như một ôxilô đa năng thông thường.

Khi chuyển mạch S đặt ở vị trí 2 thì ôxilô làm việc là một ôxilô có nhớ số. Điện áp tín hiệu cần quan sát được đưa vào đầu vào Y, tới bộ biến đổi tương tự - số ADC. Tại thời điểm đó (t_1), khối điều khiển gửi một lệnh tới đầu vào điều khiển của bộ ADC và khởi động quá trình biến đổi. Kết quả là điện áp tín hiệu được

số hóa, có nghĩa là bộ biến đổi lấy mẫu dạng tín hiệu ở nhiều điểm và biến đổi giá trị tức thời của biên độ tại mỗi điểm thành giá trị mã nhị phân tỷ lệ với biên độ đó. Tại thời điểm kết thúc quá trình biến đổi, bộ ADC gửi tín hiệu kết thúc tới bộ điều khiển.

Mỗi số nhị phân được chuyển tới bộ nhớ và được nhớ ở vị trí ô nhớ riêng biệt. Bởi vì đây là bộ nhớ không linh hoạt (cố định – nonvolatile memory) nên nó có thể lưu trữ lượng lưu trữ lớn các số nhị phân với bất kỳ độ dài thời gian nào. Khi cần thiết, một lệnh từ khối điều khiển có thể làm cho các số nhị phân này được sắp xếp theo chuỗi lại theo thứ tự đã xác định và được đưa tới bộ biến đổi DAC. Bộ biến đổi số - tương tự sẽ biến các giá trị nhị phân thành điện áp tương tự, và điện áp này được đưa qua bộ khuếch đại Y và tới cặp phiến làm lệch Y của ống tia điện tử.

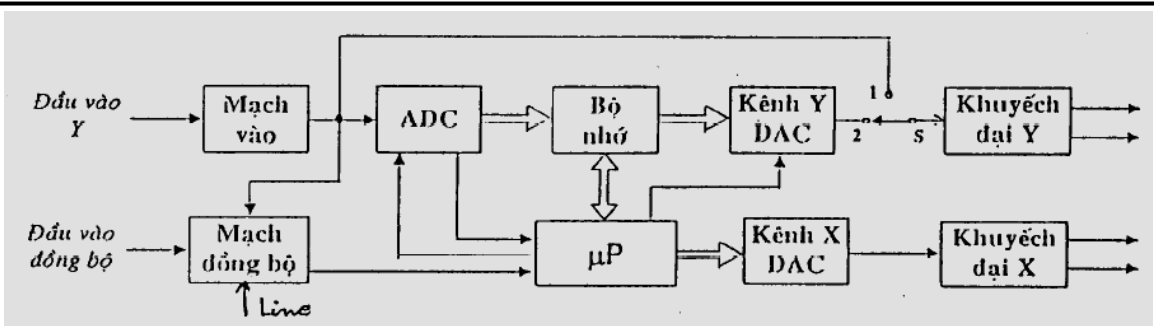
Do bộ nhớ được liên tiếp quét nhiều lần trong một giây nên màn hình được sáng liên tục và hiện lên dạng sóng là hình vẽ các điểm sáng, biểu thị dạng sóng cần quan sát.

Để đạt được một đường sáng liên tục, còn có thể có thêm một mạch nội suy (làm mượt) giữa bộ DAC và bộ khuếch đại Y.

Một điểm hạn chế của ôxilô có nhớ số vừa mô tả trên là dải tần bị hạn chế, do tốc độ của bộ biến đổi ADC thấp (thông thường hiện nay, ôxilô có nhớ số có dải tần 1-10 MHz).

Gần đây, các ôxilô có nhớ số có dải tần rộng được phát triển nhờ có cài đặt microprocessor, các bộ biến đổi ADC có tốc độ biến đổi nhanh hơn, kỹ thuật số hóa mới hơn, cách nội suy và phương pháp thể hiện tín hiệu.

Một loại ôxilô có nhớ khác được trình bày như Hình 4.17.



Hình 4.17 - - Sơ đồ khối nguyên lý cấu tạo Ô-xi-lô số sử dụng Vi xử lý

Sơ đồ Hình 4.17 khác với sơ đồ Hình 4.17 ở chỗ bộ dao động quét thực sự là bộ biến đổi DAC kênh X, được điều khiển từ số liệu của Vi xử lý. Đầu ra bộ DAC tạo ra điện áp nhảy bậc, sao cho sự nhảy bậc thang không khác biệt quá nhiều so với điện áp bậc thang được tạo từ bộ dao động quét tương tự.

Với ADC loại 10 bit, số bước nhảy là $2^{10}=1024$. Toàn bộ đoạn điện áp ra được chia thành 1023 bước riêng biệt, và sự lệch ngang của tia điện tử thực tế là tỷ lệ theo thời gian. Tốc độ biến đổi DAC và bộ điều khiển quét quyết định tốc độ quét cực đại. Tốc độ quét có thể điều chỉnh được bằng việc thay đổi số đến đầu vào số của bộ DAC.

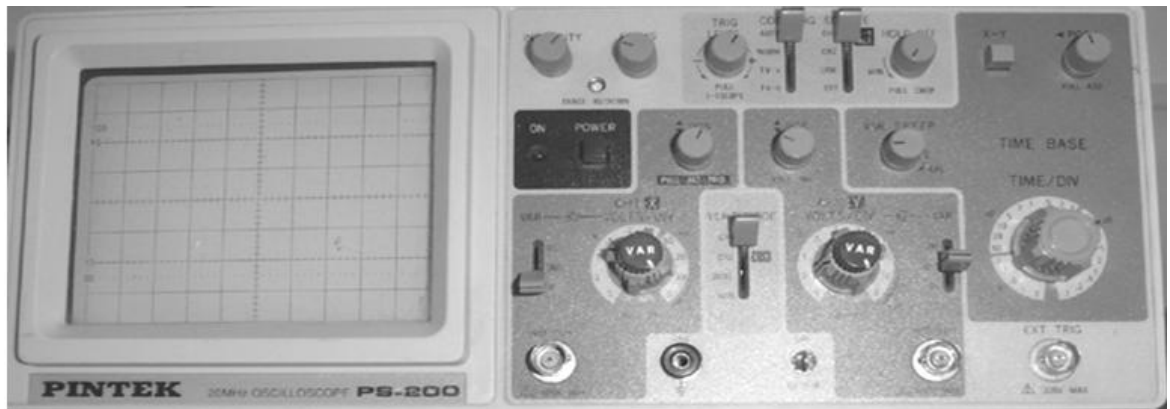
Còn tổ hợp các bộ phận phía trên, gồm: ADC, bộ nhớ, và DAC của kênh Y cho phép khả năng thay đổi trễ của tín hiệu vào hệ thống làm lệch Y trong một giới hạn rộng, đồng thời nó có thể kết hợp được với DAC của kênh X, như vậy đảm bảo sự đồng bộ chính xác.

4.5 ỨNG DỤNG ĐO LƯỜNG DÙNG Ô-XI-LÔ

Ô-xi-lô là một loại thiết bị đo rất thông dụng và đa năng, ngoài chức năng hiển thị dạng tín hiệu trên màn hình còn cho phép đo các tham số của nó. Mỗi loại Ô-xi-lô khác nhau có cách điều chỉnh khác nhau để thực hiện phép đo, tuy nhiên về cơ bản chúng

đều có những nguyên lý đo giống nhau. Để hiểu rõ hơn các phép đo dùng Ô-xi-lô bài giảng có giới thiệu một loại Ô-xi-lô tương tự cụ thể và hướng dẫn cách thực hiện phép đo theo Ô-xi-lô đó.

+ **Giới thiệu về 1 loại ô-xi-lô tương tự 2 kênh dùng CRT 1 tia**



CRT

-Núm INTENSITY: điều chỉnh độ sáng của dao động đồ trên màn hình.

-Núm FOCUS : điều chỉnh độ hội tụ của chùm tia điện tử, thay đổi độ nét của dao động đồ.

KÊNH LỆCH ĐÚNG Y (CH1 và CH2)

- Vert. Mode: Thay đổi chế độ hiển thị
- Chuyển mạch kết nối đầu vào: gồm AC, GND, DC.
- Khi chuyển mạch đặt ở AC: chỉ có thành phần xoay chiều của tín hiệu được hiển thị trên màn.
- Khi chuyển mạch đặt ở DC: cả thành phần xoay chiều và 1 chiều của tín hiệu được hiển thị trên màn.
- Khi chuyển mạch đặt ở GND: tín hiệu GND được đưa vào lối vào của MHS.
- Núm VOLTS/DIV thay đổi hệ số phân áp của kênh Y.

- VAR : Thay đổi hệ số khuếch đại của mạch tiền KĐ

Chú ý: khi tính biên độ của tín hiệu dựa vào số ô tương ứng với biên độ của tín hiệu cần tính và hệ số volts/div, cần điều chỉnh núm VAR (màu đỏ nằm phía trên núm volts/div về vị trí chuẩn (CAL) của nó (xoay theo chiều kim đồng hồ về vị trí tận cùng).

-Núm X-Y: ấn nút này để chuyển sang chế độ khuếch đại, ảnh trên màn hình là hình Lixazu. Chú ý: thông thường trong chế độ này thì chuyển mạch SOURCE lựa chọn tín hiệu đưa vào kênh X, chuyển mạch VERTICAL MODE lựa chọn tín hiệu đưa vào kênh Y.

-Núm POS↑ để dịch ảnh trên màn theo chiều dọc.

KÊNH LỆCH NGANG X

-Núm Time/Div: thay đổi chu kỳ quét thích hợp.

- VAR SWEEP : Thay đổi liên lục thời gian quét thuận

Chú ý: khi tính chu kỳ của tín hiệu dựa vào số ô trong 1 chu kỳ và hệ số time/div, cần điều chỉnh núm VARSWEEP về vị trí chuẩn (CAL) của nó (xoay theo chiều kim đồng hồ về vị trí tận cùng).

-Núm POS←→ Khi chuyển mạch đặt ở để dịch ảnh trên màn theo chiều ngang.

-Núm HOLD OFF: kết hợp với việc điều chỉnh chuyển mạch SOURCE để điều chỉnh đồng bộ.

ĐỒNG BỘ VÀ KÍCH KHỞI

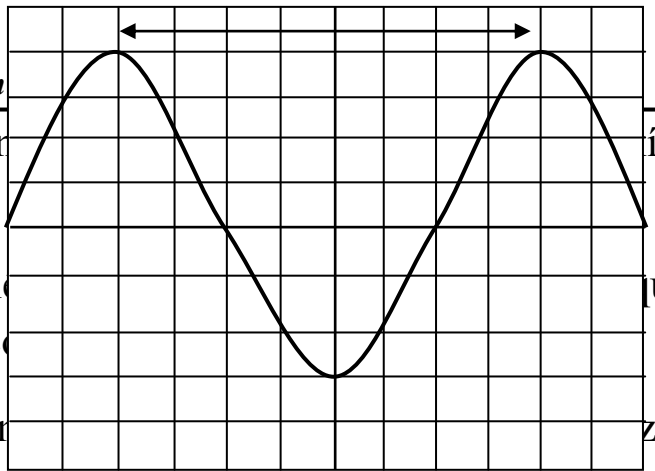
-Núm TRIG LEVEL: Điều chỉnh mức kích khởi

-Chuyển mạch COUPLING: lựa chọn chế độ kích khởi .

- AUTO: chế độ kích khởi động tự động. Tín hiệu quét được tạo ra khi không có tín hiệu kích khởi phù hợp và tự động trở

lại hoạt động
hợp.

- NORM: chế độ chuẩn tạo ra khi cần
- TV-V: phạm vi
- TV-H: phạm vi băng thông kích khởi là 1kHz-100kHz



ích khởi phù

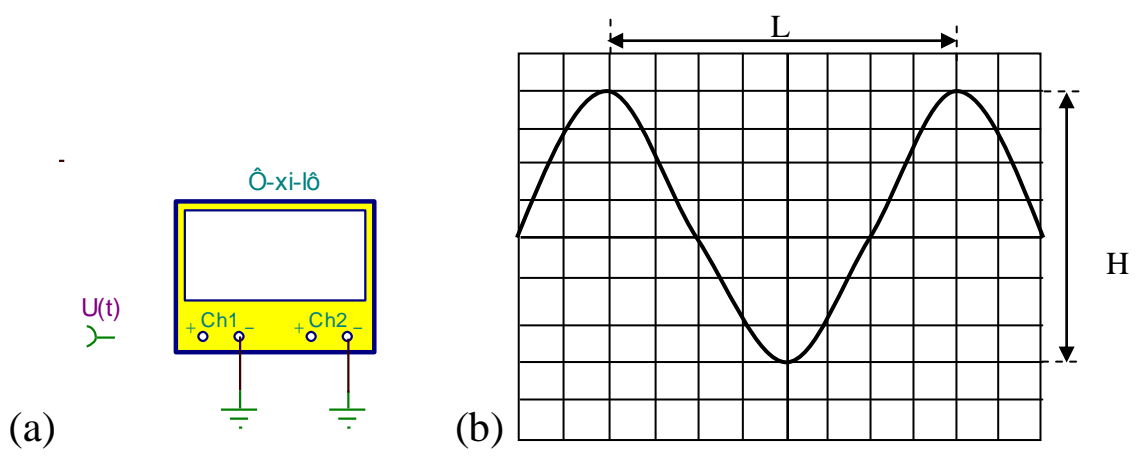
uết chỉ được

Z

-Chuyển mạch SOURCE: Nguồn tín hiệu đồng bộ

- CH1: tín hiệu từ kênh CH1 trở thành nguồn kích khởi không quan tâm đến việc lựa chọn ở chuyển mạch VERTICAL MODE.
- CH2: tín hiệu từ kênh CH2 trở thành nguồn kích khởi.
- Khi CM ở vị trí CH1 hoặc CH2 ta có **đồng bộ trong (tự đồng bộ)**.
- LINE: tín hiệu xoay chiều từ lưới điện được dùng làm nguồn kích khởi (đồng bộ với lưới điện, tần số 50Hz).
- EXIT: tín hiệu kích khởi lấy từ đầu nối EXIT TRIG (đồng bộ ngoài).

4.5.1 Đo tham số tín hiệu điện áp



Hình 4.18 - Đo tham số của tín hiệu điện áp $U(t)$

Giả sử sử dụng Ô-xi-lô tương tự 2 kênh để đo tham số của tín hiệu điện áp. Đưa tín hiệu điện áp cần đo $U(t)$ (giả sử là dạng điện áp hình sin) vào đầu vào kênh CH1 hoặc CH2 của Ô-xi-lô. Điều chỉnh Ô-xi-lô ở chế độ quét trong tuyến tính liên tục và đồng bộ sao cho có ít nhất một chu kỳ tín hiệu hiển thị trên màn hình với biên độ đủ lớn và nằm trong giới hạn màn hình (ví dụ hình ảnh dao động đồ như hình Hình 4.18-b). Giả sử các hệ số lệch đứng và ngang của Ô-xi-lô là: Volts/div = 2mV/div, Time/div=1ms.

+ **Đo điện áp đỉnh – đỉnh U_{pp}** : Dựa vào dao động đồ, xác định độ lệch theo chiều đứng giữa đỉnh và đỉnh dưới H(div) như hình vẽ.

$$U_{pp} = H(\text{div}) \times [\text{Volts/div}]$$

$$\Rightarrow U_{pp} = 7 \text{ div} \times (2\text{mV/div}) = 14 \text{ mV}$$

Với $U(t)$ là dạng điện áp hình sin: \Rightarrow Biên độ $U_m = U_{pp}/2$; giá trị hiệu dụng $U_{RMS} = \frac{U_{pp}}{2\sqrt{2}}$.

+ **Đo chu kỳ T** : Dựa vào dao động đồ, xác định độ lệch theo chiều ngang của 1 chu kỳ tín hiệu L (div) (ví dụ độ lệch giữa 2 đỉnh liên tiếp).

$$T = L(\text{div}) \times [\text{Time/div}]$$

$$\Rightarrow f = 1/T$$

+ **Đo thành phần 1 chiều U_{DC}** : có thể thực hiện theo 2 cách sau đây:

- Xác định vị trí đường điện áp 0V (GND) bằng cách đưa chuyển mạch (AC-GND-DC) \rightarrow GND, sau đó đưa lại chuyển mạch về vị trí DC, thành phần một chiều chính là khoảng điện áp giữa đường 0V và đường trung bình của dạng điện áp hiển thị trên màn hình ở chế độ DC.

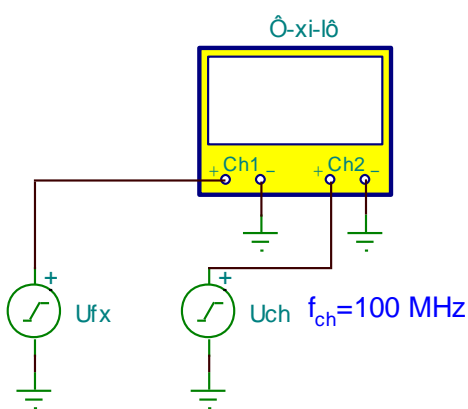
- Đưa chuyển mạch (AC-GND-DC)->AC, đánh dấu một đỉnh bất kỳ của dao động đồ, sau đó đưa chuyển mạch về vị trí DC, xác định độ dịch chuyển của đỉnh đó $\Delta H(\text{div})$.

$$U_{DC} = \begin{cases} +\Delta H(\text{div}) \cdot \left| \text{Volts/div} \right| & \text{- Nếu đỉnh dịch chuyển lên} \\ -\Delta H(\text{div}) \cdot \left| \text{Volts/div} \right| & \text{trên} \\ & \text{- Nếu đỉnh dịch chuyển} \\ & \text{xuống dưới} \end{cases}$$

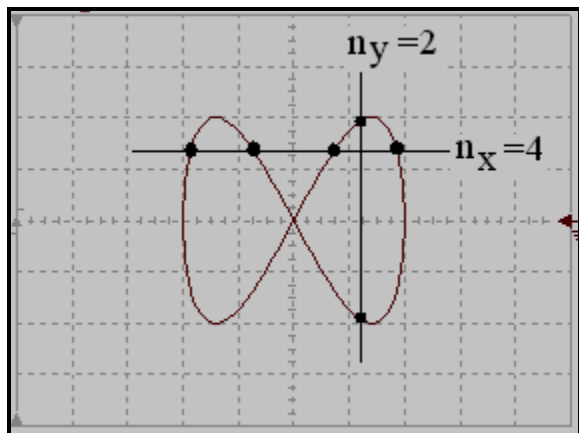
4.5.2 Đo tần số bằng phương pháp Lissajous

Đo chu kỳ hay tần số bằng phương pháp quét tuyến tính có độ chính xác không cao nhất là khi tín hiệu có tần số lớn. Mặt khác phương pháp đó bị hạn chế bởi giới hạn của tần số quét của Ô-xi-lô, do đó với những yêu cầu phép đo tần số lớn với yêu cầu độ chính xác cao người ta phải chuyển sang đo bằng phương pháp Lissajous (phương pháp quét X-Y, hay phương pháp khuếch đại).

Bản chất của đo tần số bằng phương pháp là phương pháp so sánh tần số của tín hiệu chưa biết với một tần số chuẩn đã biết có độ chính xác cao thông qua hình ảnh của dao động đồ Lissajous. Sơ đồ đo của phương pháp này như Hình 4.19.



(a)- Sơ đồ đo



(b)- Kết quả đo

Hình 4.19 - Đo tần số bằng phương pháp Lissajous

Giả sử ta đo bằng Lissajous Ô-xi-lô 2 kênh, ta phải điều chỉnh:

+ Tín hiệu cần đo tần số: $U_{fx} \rightarrow$ Kênh CH₁ \rightarrow Kênh Y

+ Điện áp chuẩn $U_{fch} \rightarrow$ Kênh CH₂ \rightarrow Kênh X.

+ Điều chỉnh Oxilo làm việc ở chế độ quét Lissajous ($U_{fx} \rightarrow Y_1-Y_2$; $U_{fch} \rightarrow X_1-X_2$).

- Chọn chuyển mạch X-Y
- Vert.Mode \rightarrow CH₁ \Leftrightarrow $U_{CH1} \rightarrow$ Kênh Y
- Source \rightarrow CH₂ \Leftrightarrow $U_{CH2} \rightarrow$ Kênh X

+Điều chỉnh các chuyển mạch Volts/div (CH₁ và CH₂); POS-Y (CH₁); POS-X

để nhận được dao động đồ Lissajous nằm chính giữa và trong giới hạn màn hình.

+Thay đổi tần số chuẩn fch để nhận được dao động đồ Lissajous ổn định trên màn hình.

Xác định f_x :

- Xác định số điểm cắt dao động đồ của một cắt tuyến nằm ngang (phương X) bất kỳ : n_X
- Xác định số điểm cắt dao động đồ của một cắt tuyến thẳng đứng (phương Y) bất kỳ : n_Y
- Tỷ số giữa tần số của tín hiệu đưa vào kênh X và tần số của tín hiệu đưa vào kênh Y sẽ lệ nghịch với tỷ số của số điểm cắt dao động đồ của cắt tuyến theo phương X và phương Y tương ứng:

$$\frac{f_X}{f_Y} = \frac{n_Y}{n_X}$$

Giả sử kết quả đo như Hình 4.19-b, ta có:

$$\frac{f_x}{f_{ch}} = \frac{f_{CH1}}{f_{CH2}} = \frac{f_Y}{f_X} = \frac{n_X}{n_Y}$$

$$\Rightarrow f_x = f_{ch} \frac{n_x}{n_y} = 100 \cdot \frac{4}{2} = 200\text{MHz}$$

Phép đo tần số bằng phương pháp Lissajous có độ chính xác bằng với độ chính xác của tần số f_{ch} , và giới hạn tần số đo được lớn, bằng giới hạn tần số của kênh lệch đứng.

Để việc số đếm cắt dễ dàng, thường điều chỉnh f_{ch} sao cho dao động đồ không quá phức tạp và số đếm cắt dao động đồ không quá lớn.

4.5.3 Đo góc lệch pha

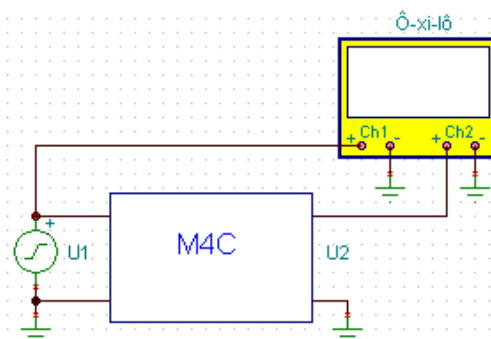
Giả thiết đo độ lệch pha của tín hiệu qua 1 mạng 4 cực (M4C) sử dụng Ô-xi-lô 2 kênh.

a. Sử dụng phương pháp quét tuyến tính

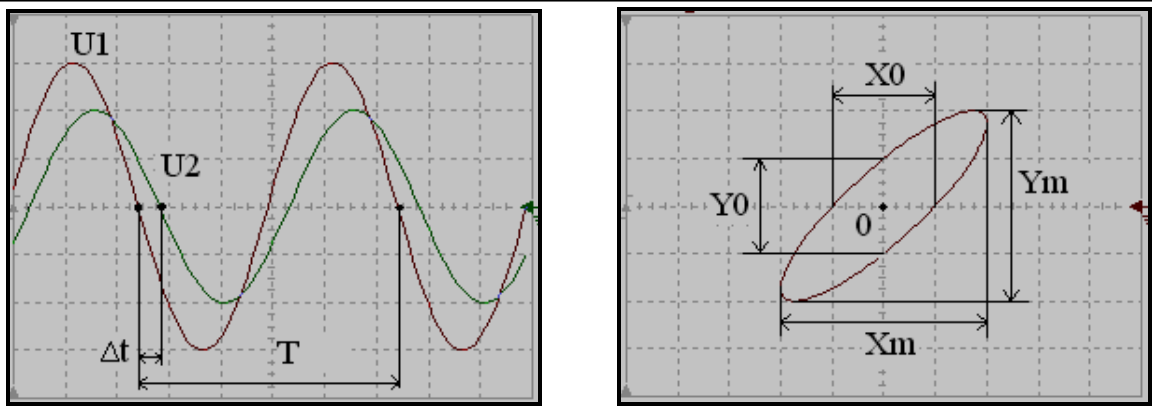
Sơ đồ đo như Hình 4.20: Điện áp vào hình sin $U_1(t)$ được đưa vào kênh CH1, Điện áp ra $U_2(t)$ được đưa vào kênh CH2.

+ Điều chỉnh Ô-xi-lô ở chế độ hiển thị 2 kênh, quét trong tuyến tính liên tục.

+ Điều chỉnh các hệ số lệch tia và vị trí sao cho nhận được ít nhất một chu kỳ của các tín hiệu, biên độ đủ lớn và nằm trong giới hạn màn hình. Giả sử kết quả hiển thị như Hình 4.21-a.



Hình 4.20 - Sơ đồ đo độ lệch pha của mạng 4 cực



(a)- Đo bằng phương pháp quét tuyến tính (b) – Đo bằng phương pháp Lissajous

Hình 4.21 - Kết quả đo góc lệch pha

b. Sử dụng phương pháp quét lissajous

Sơ đồ đo như Hình 4.20: Điện áp vào hình sin $U_1(t)$ được đưa vào kênh CH1, Điện áp ra $U_2(t)$ được đưa vào kênh CH2. Điều chỉnh Ô-xi-lô ở chế độ quét Lissajous sao cho:

- $U_1(t) \rightarrow$ kênh CH₁ \rightarrow kênh Y
- $U_2(t) \rightarrow$ kênh CH₂ \rightarrow kênh X

Điều chỉnh các chuyển mạch như sau:

- Chọn chuyển mạch X-Y (chuyển sang chế độ quét lissajous)
- Vert.Mode \rightarrow CH₁ = U_{CH1} \rightarrow Kênh Y
- Source \rightarrow CH₂ = U_{CH2} \rightarrow Kênh X

+ Điều chỉnh các hệ số Volts/div (CH₁ và CH₂), POS-Y (CH₁), POS-X để nhận được dao động đồ Lissajous nằm chính giữa và trong giới hạn màn hình. Dao động đồ sẽ có đường thẳng hoặc đường Elip hay đường tròn.

+ Xác định gốc trung tâm của dao động đồ: đưa các chuyển mạch kết nối đầu vào của cả 2 kênh về vị trí GND, trên màn hình

sẽ là 1 điểm sáng, dịch chuyển điểm sáng đó về chính giữa màn hình (điểm O).

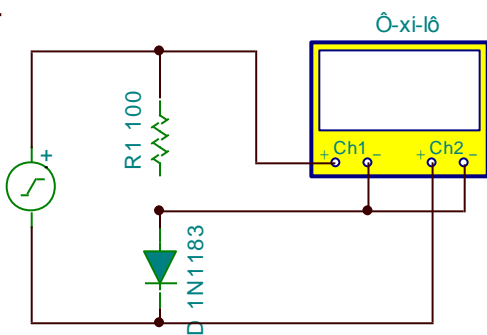
+ Đưa các chuyền mạch kết nối đầu vào về vị trí AC, khi đó sẽ nhận được dao động đồ có dạng đường thẳng hoặc Elip. Giả sử kết quả là đường Elip như Hình 4.21-b.

+Xác định góc lệch pha: Xác định các khoảng lệch không và cực đại (Y_0 và Y_m) hoặc (X_0 và X_m).

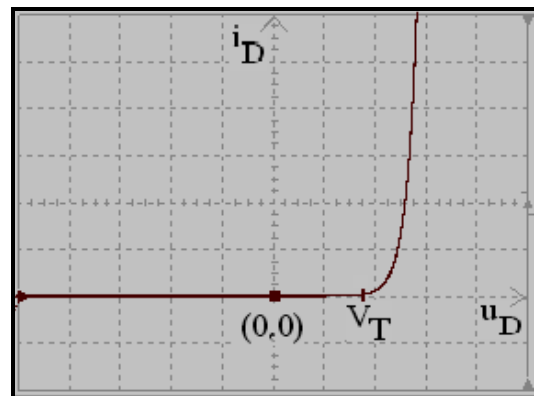
$$|\sin \Delta\varphi| = \frac{Y_0}{Y_m} = \frac{X_0}{X_m}$$
$$\Rightarrow |\Delta\varphi| = \arcsin\left(\frac{Y_0}{Y_m}\right) = \arcsin\left(\frac{X_0}{X_m}\right)$$

Tùy theo từng dạng dao động đồ mà cách định giá trị $\Delta\varphi$ khác nhau. Phương pháp này không xác định được dấu của góc lệch pha. Muốn xác định được dấu của $\Delta\varphi$ hay muốn biết tín hiệu nào sớm pha hay chậm pha hơn, ta sẽ chuyển sang quan sát rất nhanh ở chế độ quét tuyệt tính.

4.5.4. Vẽ đặc tuyến Vôn-Ampe của điốt



(a) – Sơ đồ đo



(b)- Kết quả đo

Hình 4.22 - Vẽ đặc tuyến Vôn-Ampe của Điốt

+ Chọn $R_1=100\Omega$ hoặc $1k\Omega$.

+ Điều chỉnh máy tạo sóng phát ra xung tam giác, điều chỉnh biên độ xung (khoảng 10V) và mức điện áp một chiều của xung (phím OFFSET) bằng 0V, tần số của xung khoảng 200-300 Hz.

+ Thực hiện các bước điều chỉnh để vẽ đặc tuyến V-A của Điốt theo lý thuyết đã học.

+ Chuyển ôxilô sang chế độ đo x-y (chế độ quét Lissajous).

+ Đảo cực tính kênh 2 : Pull (POS_Y của kênh CH2).

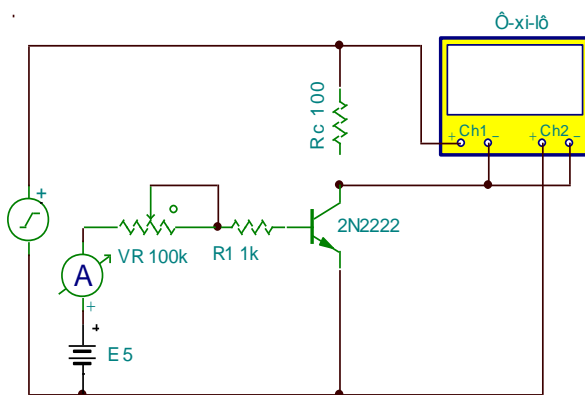
+ Xác định gốc tọa độ bằng cách ấn các phím GND của cả hai kênh CH1, CH2 sao đó chuyển sang chế độ DC

+ Bật máy phát xung và điều chỉnh biên độ hoặc mức một chiều của xung để nhận được dạng đặc tuyến V-A của điốt. Vẽ dạng đặc tuyến đo được.

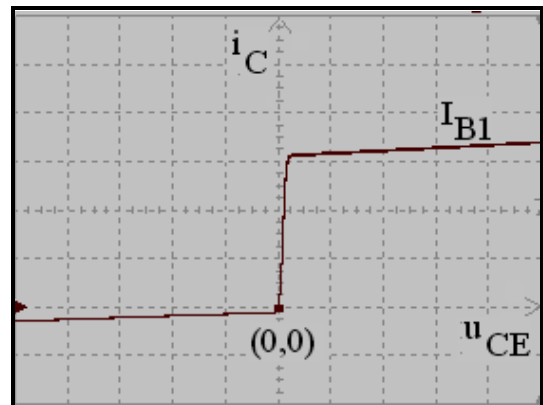
+ Xác định điện áp thông của điốt.

4.5.5. Vẽ đặc tuyến ra của BJT

Mắc mạch đo như Hình 4.23-a.



(a)- Sơ đồ đo



(b)- Kết quả đo

Hình 4.23 - Vẽ đặc tuyến ra của BJT

+ Điều chỉnh máy tạo sóng phát ra xung tam giác, điều chỉnh biên độ xung (khoảng 10V) và mức điện áp một chiều của xung (phím OFFSET) bằng 0V, tần số của xung khoảng 200-300 Hz.

+ Thực hiện các bước điều chỉnh để vẽ đặc tuyến ra của BJT theo lý thuyết đã học.

+ Chuyển ôxilô sang chế độ đo x-y (chế độ quét Lissajous).

+ Đảo cực tính kênh 2 : Pull (POS_Y của kênh CH2).

+ Xác định gốc tọa độ bằng cách ấn các phím GND của cả hai kênh CH1, CH2 sao đó chuyển sang chế độ

+ Bật máy phát xung và điều chỉnh biên độ hoặc mức một chiều của xung để nhận được dạng đặc tuyến ra của BJT. Vẽ dạng đặc tuyến đo được.

+ Thay đổi biến trở VR để vẽ đặc tuyến ra ứng với các giá trị dòng I_B khác nhau.

CÂU HỎI VÀ BÀI TẬP

1. Nêu các tính năng cơ bản của ôxilô?
2. Độ nhạy (hệ số lái tia theo chiều dọc) của một MHS là 20mV/cm cho ta biết điều gì?
3. Độ nhạy (hệ số lái tia theo chiều dọc) của một MHS là 500mm/V cho ta biết điều gì?
4. Có nhận xét gì khi quan sát dao động đồ trên màn MHS nếu có $T_q = nT_h$ (n nguyên dương)?
5. Khi MHS làm việc ở chế độ khuếch đại, bộ tạo quét trong hoạt động ở chế độ quét liên tục hay quét đợi?
6. Ở MHS 2 kênh dùng ống tia điện tử 1 tia và chuyển mạch điện tử thì khi cần quan sát tín hiệu cao tần ta nên dùng chuyển mạch điện tử kiểu ngắt quãng hay chuyển mạch điện tử kiểu luân phiên?
7. Các yêu cầu để ảnh quan sát có chất lượng cao?
8. Khi nào thì quét đợi được sử dụng? Nêu vắn tắt khái niệm quét đợi?

9. Khi quan sát tín hiệu trên MHS đôi khi ảnh bị trôi, nháy là do nguyên nhân gì? Cách khắc phục?
10. Có nhận xét gì khi quan sát dao động đồ trên màn MHS nếu có $T_q = \frac{a}{b}T_{th}$ (a,b nguyên dương)
11. Trong MHS, kênh Z có nhiệm vụ gì?
12. Trong MHS, kênh Y có nhiệm vụ gì?
13. Trong MHS, kênh X có nhiệm vụ gì?
14. Nêu các chế độ đồng bộ ở MHS?
15. Vẽ sơ đồ khối kênh Y và trình bày nhiệm vụ kênh Y, chức năng của các thành phần cấu tạo nên kênh Y?
16. Vẽ sơ đồ khối kênh X và trình bày nhiệm vụ kênh X, chức năng của các thành phần cấu tạo nên kênh X?
17. Nêu tên 3 bộ phận cơ bản cấu tạo nên ống tia điện tử?
18. Nêu nhiệm vụ và cấu tạo của súng điện tử trong ống tia điện tử?
19. Nêu một số ưu điểm của ôxilô điện tử số?
20. Cấu tạo và hoạt động của ôxilô điện tử số?

CHƯƠNG 5 – CÁC PHÉP ĐO ĐIỆN CƠ BẢN

5.1 GIỚI THIỆU CHUNG

Đo điện áp, đo cường độ dòng điện, đo điện trở là những phép đo cơ bản được sử dụng nhiều không chỉ trong kỹ thuật mà trong cả cuộc sống hàng ngày. Các tham số này có thể được đo trực tiếp, gián tiếp và so sánh.

Phương pháp đo trực tiếp: dùng các dụng cụ đo tương ứng như Vôn mét (để đo điện áp), Ampe mét (để đo dòng điện), Ôm mét (để đo điện trở), kết quả đọc trực tiếp trên dụng cụ đo. Dụng cụ đo đơn chức năng được chế tạo tương ứng với mỗi đại lượng, tên của dụng cụ đo thường được đặt theo tên của đơn vị đo của đại lượng đo. Hiện nay để tối ưu việc đo cũng như tăng độ chính xác cũng như giới hạn đo mà người ta có ta chế tạo những dụng cụ đo đơn chức năng như vậy ví dụ; picoampe mét, Megaohm mét, Microhm mét...

Phương pháp gián tiếp: Theo định luật ôm $U=I.R$, như vậy có thể thực hiện đo gián tiếp các 3 đại lượng điện áp, dòng điện, điện trở thông qua đo giá trị của một đại lượng kia trên một đại lượng mẫu và áp dụng công thức tính toán để xác định đại lượng cần đo còn lại. Ví dụ đo dòng trên một điện trở mẫu sẽ xác định được điện áp đặt trên điện trở $U_{\text{cần đo}}=I_{\text{đo được}} \cdot R_{\text{mẫu}}$. Nhờ tính chất này mà hiện nay người ta thường chế tạo các loại dụng cụ đo vạn năng cho phép đo được cả 3 đại lượng cơ bản nói trên (Multimeters).

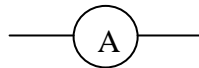
Phương pháp so sánh: Đo điện áp, dòng điện, điện trở bằng cách so sánh với điện áp, dòng điện, điện trở mẫu tương ứng thông qua các thiết bị so sánh. Ở trạng thái cân bằng, đại lượng cần đo thường bằng với đại lượng mẫu.

Có nhiều phương pháp đo điện áp, dòng điện, điện trở khác nhau, phần này sẽ trình bày tổng quan về các phương pháp và kỹ thuật đo điện áp, dòng điện, điện trở.

5.2 ĐO DÒNG ĐIỆN

Phép đo dòng điện có phạm vi đo rộng (từ vài pA đến vài MA), dải tần rộng (từ đo dòng 1 chiều đến đo dòng xoay chiều tần số tới hàng GHz). Tùy phạm vi đo và dải tần đo lại sử dụng các phương pháp đo khác nhau. Tuy nhiên trong thực tế phép đo dòng điện thường chỉ được thực hiện ở dải tần tới hàng trăm MHz, còn ở dải tần số siêu cao người ta thường đo công suất.

Dụng cụ đo dòng điện được gọi là Ampe mét (Ampe kế), với đồng hồ vạn năng khi để chức năng đo dòng thì cũng được gọi là Ampe mét. Ký hiệu của Ampe mét trong sơ đồ là một vòng tròn có chữ A ở giữa và có thể thêm ký hiệu các cực dương và âm hai bên cho dòng điện một chiều:



Có 2 dạng Ampe mét khác nhau: Ampe mét can thiệp và Ampe mét không can thiệp.

5.2.1 Ampe mét can thiệp

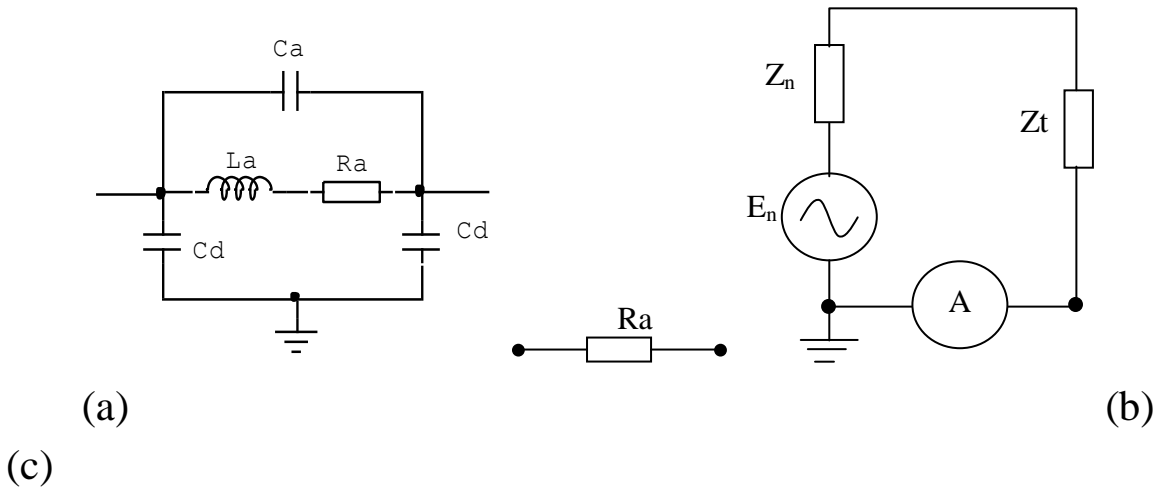
Khi đo dòng điện chạy trong một dây điện Ampe mét phải được mắc nối tiếp với dây điện, nó sẽ tiêu thụ một hiệu điện thế nhỏ nối tiếp trong mạch điện.

Để giảm ảnh hưởng đến mạch điện cần đo, hiệu điện thế tiêu thụ trong mạch của ampe kế phải càng nhỏ càng tốt. Điều này nghĩa là trở kháng tương đương của ampe mét trong mạch điện phải rất nhỏ so với điện trở của mạch.

Khi mắc ampe mét vào mạch điện một chiều, chú ý nối các cực điện theo đúng chiều dòng điện. Luôn chọn thang đo phù hợp

trước khi đo: chọn thang lớn nhất trước, rồi hạ dần cho đến khi thu được kết quả nằm trong thang đo.

Mỗi Ampe mét đều có trong kháng trong, khi đo dòng một chiều và xoay chiều tần số thấp, có thể coi trở kháng của ampe mét là thuần trở R_a (Hình 5.1-b). Nhưng tần số cao trở kháng tương đương của ampe mét còn cần phải tính đến các thành phần điện dung và điện cảm ký sinh, sơ đồ tương đương như Hình 5.1-a (trong đó: L_a - điện cảm của cuộn dây, C_a - điện dung giữa 2 đầu ampe mét, C_d - điện dung giữa 2 đầu ampe mét với đất).



Hình 5.1 - Trở kháng tương đương của ampe mét.

Để giảm sai số do điện dung ký sinh ở tần số cao người ta mắc ampe mét vào vị trí nào có điện thế thấp nhất so với đất. Ví dụ như cách mắc ở Hình 5.1-c, trong đó Z_n – trở kháng của nguồn, Z_t – trở kháng phụ tải.

Khi mắc ampe mét vào mạch đo bao giờ cũng làm cho dòng điện qua mạch thay đổi so với giá trị thực I_x

$$I_x = \frac{E_n}{Z_n + Z_t}$$

Sau khi mắc ampe mét vào mạch dòng điện mà ampe mét chỉ thị là:

$$I_{đo} = \frac{E_n}{Z_n + Z_t + Z_A}$$

Sai số tương đối do ảnh hưởng của trở kháng trong ampe mét được xác định như sau:

$$\delta_I = \left| \frac{I_x - I_{đo}}{I_x} \right| \cdot 100 = \frac{1}{\left| 1 + \frac{Z_t}{Z_n} + \frac{Z_0}{Z_a} \right|} \cdot 100 \quad \text{【6】}$$

Để giảm nhỏ sai số tương đối cần chọn ampe mét có trở kháng trong nhỏ.

Để mở rộng thang đo dòng điện cho ampe mét ở mạch một chiều và tần số thấp người ta mắc ampe mét song song với điện trở Shunt với tác dụng phân chia dòng điện. Ở tần số cao do ảnh hưởng của hiệu ứng bề mặt, Shunt điện trở được thay bằng Shunt điện cảm, Shunt điện dung hay biến dòng đo lường cao tần.

Các phương pháp cơ bản đo dòng điện theo kiểu can thiệp như sau:

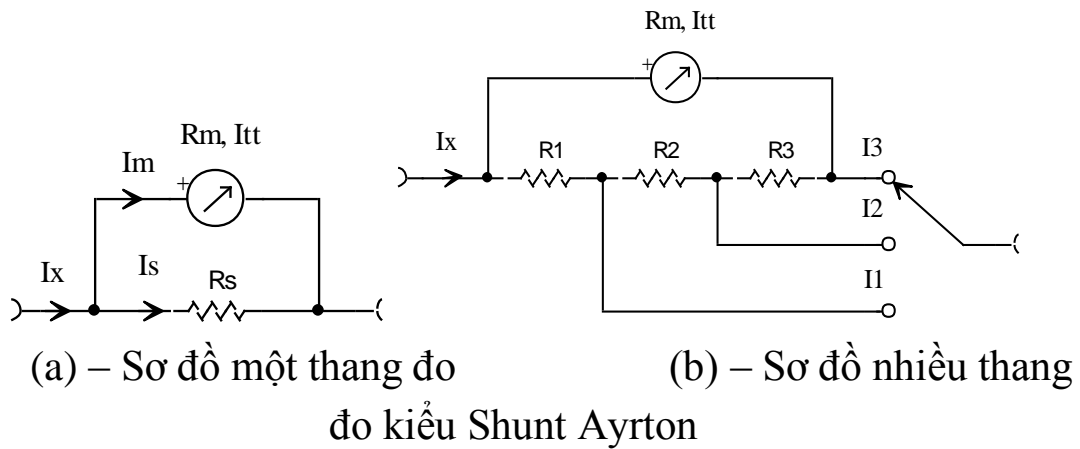
- Đo dòng điện dùng cơ cấu đo từ điện
- Đo dòng bằng phương pháp nhiệt điện
- Đo dòng bằng phương pháp quang điện,

...

a. Đo dòng điện dùng cơ cấu đo từ điện

a.1 Đo dòng điện một chiều DC dùng cơ cấu từ điện

Cơ cấu đo từ điện làm việc với dòng một chiều, nhưng dòng toàn thang I_{tt} khá nhỏ, do đó phải mở rộng thang đo cho phù hợp bằng cách mắc CCD song song với điện trở Shunt R_s .



Hình 5.2 – Sơ đồ thang đo dòng một chiều dùng CCD từ điện

Sơ đồ thang đo dòng một chiều dùng CCD từ điện như Hình 5.2-a. Dòng điện đo:

$$I_x = I_m + I_s$$

Dòng điện đo được lớn nhất của thang đo là I_{max} . Khi $I_x = I_{max}$ thì $I_m = I_{tt}$, do đó điện trở Shunt được xác định như sau:

$$R_s = \frac{R_m}{n-1}, \text{ với } n = \frac{I_{max}}{I_{tt}} - \text{hệ số mở rộng thang đo.}$$

Với Ampe mét có nhiều thang đo thì dùng nhiều điện trở Shunt, thông thường các điện trở Shunt được mắc nối tiếp theo kiểu Shunt Ayrton như Hình 5.2-b với 3 thang đo là I_1, I_2, I_3 , hệ số mở rộng của mỗi thang đo là $n_k (k=1,2,3)$.

$$R_{sk} = \frac{R_{mk}}{n_k - 1}, \text{ với } n_k = \frac{I_k}{I_{tt}}$$

+ Thang đo I_1 : $R_{s1} = R1, R_{m1} = Rm + R2 + R3$.

+ Thang đo I_2 : $R_{s2} = R1 + R2, R_{m2} = Rm + R3$.

+ Thang đo I_3 : $R_{s3} = R1 + R2 + R3, R_{m3} = Rm$.

a.2 Đo dòng điện xoay chiều AC dùng cơ cấu từ điện

Cơ cấu đo từ điện chỉ làm việc với dòng một chiều, do đó khi đo dòng xoay chiều AC phải biến đổi dòng AC thành dòng DC khi

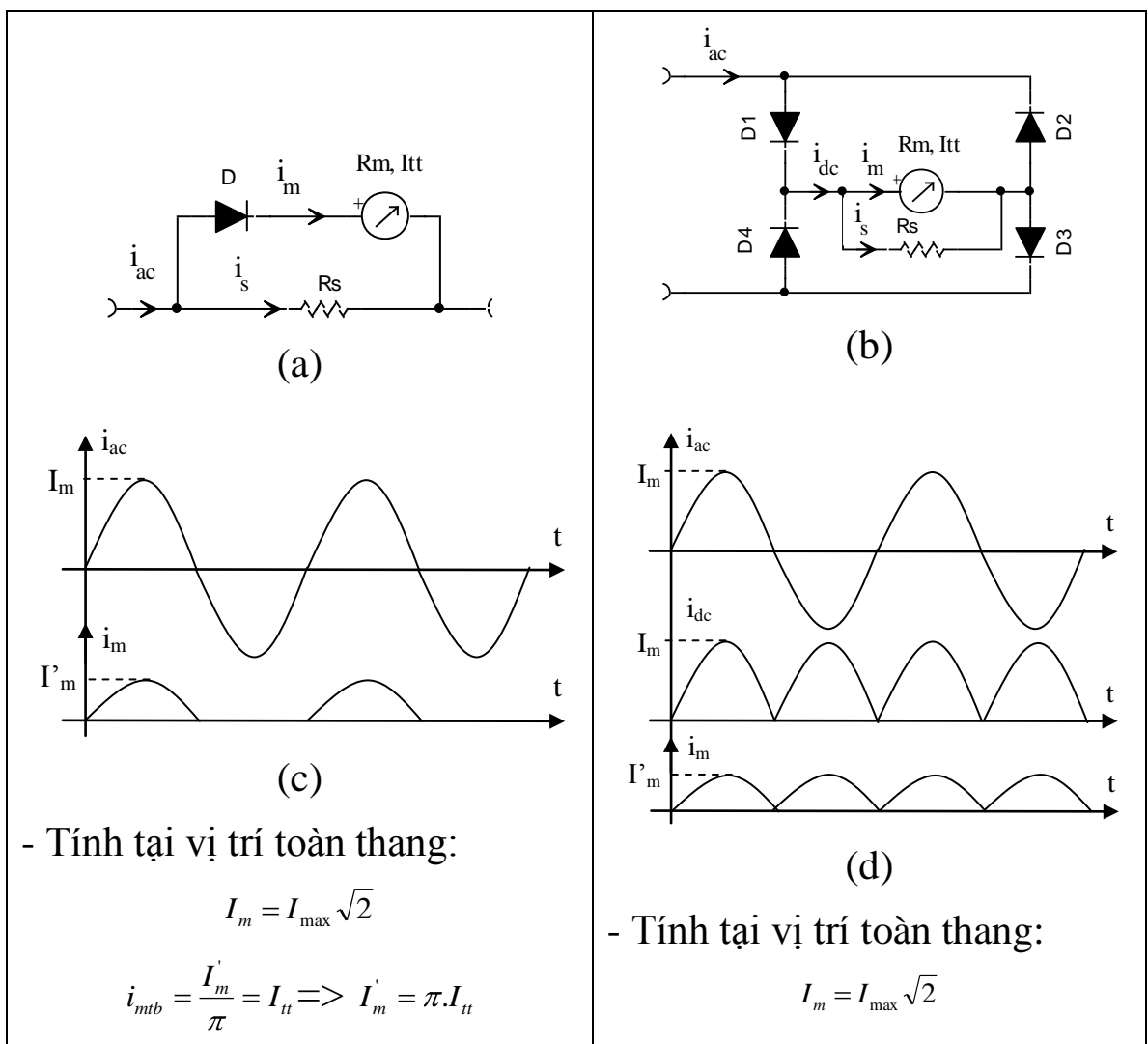
qua CCD theo các cách khác nhau như: Dùng phương pháp chỉnh lưu bằng Điốt, Dùng phương pháp biến đổi nhiệt điện.

- Dùng phương pháp chỉnh lưu bằng Điốt:

Ví dụ thang đo dòng AC dùng mạch chỉnh lưu $\frac{1}{2}$ chu kỳ như Hình 5.3-a, và dùng mạch chỉnh lưu cầu như Hình 5.3-b. Xây dựng thang đo trị số hiệu dụng của dòng điện xoay chiều hình sin cho các thang đo này. Giả sử dòng điện AC là $i_{ac}=I_m \sin \omega t$.

Nếu giới hạn của thang đo là I_{max} , thì khi dòng điện AC có giá trị hiệu dụng $I_{RMS}=I_{max}$ thì dòng điện trung bình qua CCD là $i_{mtb}=I_{tt}$.

Hình 5.3 – Thang đo dòng xoay chiều



$$\Rightarrow R_s = \frac{I'_m R_m + U_D}{I_m - I'_m}$$

$$i_{mb} = \frac{2I'_m}{\pi} = I'' \Rightarrow I'_m = \frac{\pi \cdot I''}{2}$$

$$\Rightarrow R_s = \frac{I'_m R_m}{I_m - I'_m}$$

5.2.2. Ampe mét không can thiệp

Ampe mét can thiệp có nhược điểm là cần phải được lắp đặt như một thành phần trong mạch điện. Chúng không dùng được cho các mạch điện đã được chế tạo khó thay đổi. Đối với các mạch điện này, người ta có thể đo đặc từ trường sinh ra bởi dòng điện để suy ra cường độ dòng điện. Phương pháp đo như vậy không gây ảnh hưởng đến mạch điện, an toàn, nhưng đôi khi độ chính xác không cao bằng phương pháp can thiệp.

a. Đo dòng điện bằng hiệu ứng Hall

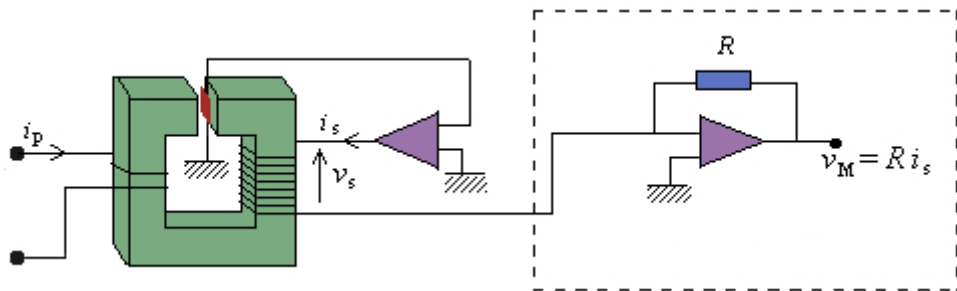
Hiệu ứng Hall là một hiệu ứng vật lý được thực hiện khi áp dụng một từ trường vuông góc lên một bản làm bằng kim loại hay chất bán dẫn hay chất dẫn điện nói chung (thanh Hall) đang có dòng điện chạy qua. Lúc đó người ta nhận được hiệu điện thế (hiệu thế Hall) sinh ra tại hai mặt đối diện của thanh Hall. Tỷ số giữa hiệu thế Hall và dòng điện chạy qua thanh Hall gọi là điện trở Hall, đặc trưng cho vật liệu làm nên thanh Hall. Hiệu ứng này được khám phá bởi Edwin Herbert Hall vào năm 1879.

Hiệu ứng Hall được giải thích dựa vào bản chất của dòng điện chạy trong vật dẫn điện. Dòng điện này chính là sự chuyển động của các điện tích (ví dụ như electron trong kim loại). Khi chạy qua từ trường, các điện tích chịu lực Lorentz bị đẩy về một trong hai phía của thanh Hall, tùy theo điện tích chuyển động đó âm hay dương. Sự tập trung các điện tích về một phía tạo nên sự tích điện trái dấu ở 2 mặt của thanh Hall, gây ra hiệu điện thế Hall.

Công thức liên hệ giữa hiệu thế Hall, dòng điện và từ trường là: $V_H = (I.B)/(d.e.n)$, trong đó V_H là hiệu thế Hall, I là cường độ dòng điện, B là cường độ từ trường, d là độ dày của thanh Hall, e là điện tích của hạt mang điện chuyển động trong thanh Hall, và n mật độ các hạt này trong thanh Hall.

Phương pháp đo này sử dụng hiệu ứng Hall tạo ra một hiệu điện thế tỷ lệ thuận (với hệ số tỷ lệ biết trước) với cường độ dòng điện cần đo.

Hiệu điện thế Hall V gần như tỷ lệ thuận với cường độ từ trường sinh ra bởi dòng điện, do đó tỷ lệ thuận với cường độ của dòng điện đó. Chỉ cần cuốn một hoặc vài vòng dây mang dòng điện cần đo quanh một lõi sắt từ của đầu đo là ta có được từ trường đủ để kích thích hoạt động của đầu đo. Thậm chí đôi khi chỉ cần kẹp lõi sắt cạnh đường dây là đủ.



Sơ đồ mạch điện của một đầu đo cường độ dòng điện sử dụng hiệu ứng Hall. Sử dụng lõi sắt từ, thanh Hall, bộ khuếch đại điện, điện trở. Điện thế ra v_M tỷ lệ với cường độ dòng điện vào i_p .

Tuy nhiên hiện tượng từ trễ không tuyến tính trong sắt từ có thể làm giảm độ chính xác của phép đo. Trên thực tế người ta có thể sử dụng một mạch điện hồi tiếp để giữ cho từ thông trong lõi sắt luôn xấp xỉ không, giảm thiểu hiệu ứng từ trễ và tăng độ nhạy của đầu đo, như trong hình vẽ. Dòng điện hồi tiếp i_s được chuyển hóa thành hiệu điện thế ra v_s nhờ bộ khuếch đại điện. Tỷ lệ giữa

số vòng cuộn trên lõi sắt từ m (thường trong khoảng từ 1000 đến 10000) cho phép liên hệ giữa dòng cần đo và dòng hồi tiếp: $i_s = 1/m.i_p$.

Các ưu điểm:

Hiệu điện thế tiêu thụ trên đoạn dây cuộn vào đầu đo chỉ chừng vài mV.

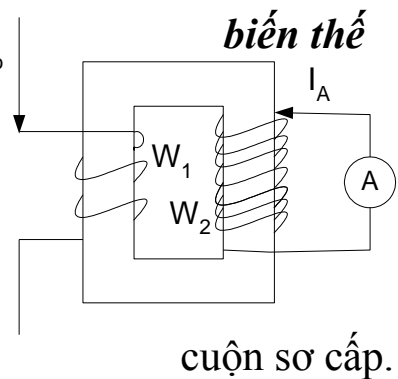
Hệ thống rất an toàn do được cách điện với mạch điện.

Hệ thống có thể đo dòng điện xoay chiều có tần số từ 0 (tức là điện một chiều) đến 100kHz

Hệ thống này cũng được ứng dụng trong đồng hồ vạn năng điện tử, hay thậm chí trong máy hiện sóng.

b. Đầu dò biến đổi dòng – điện áp dùng I_{do}

Khi đo dòng điện xoay chiều, nhất là đo dòng điện lớn, có thể dùng đầu dò biến đổi dòng – điện áp dùng biến thế theo nguyên lý như hình vẽ bên:



$$\frac{I_{do}}{I_A} = \frac{W_2}{W_1} = n, \quad W_1 - \text{số vòng dây của}$$

W_2 - số vòng dây của cuộn thứ cấp.

$\Rightarrow I_{do} = n.I_A$, n được gọi là hệ số biến dòng.

* Ampe mét không can thiệp sử dụng đầu dò dòng hiệu ứng hall hoặc đầu dò biến đổi dòng - điện áp dùng biến thế thường được chế tạo dưới dạng Ampe kìm (clamp Ampemeter).



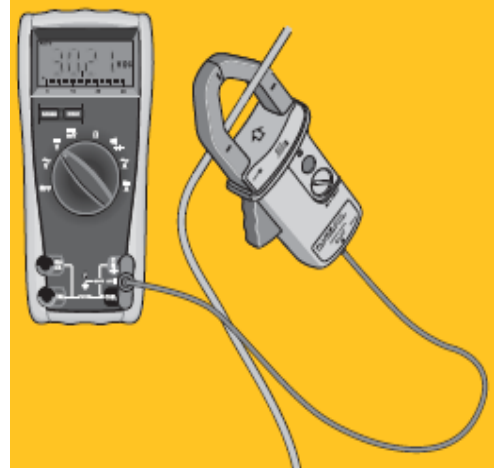
(a)



(b)



(c): Đầu dò dòng dùng biến áp
dùng hiệu ứng Hall



(d) Đầu dò dòng

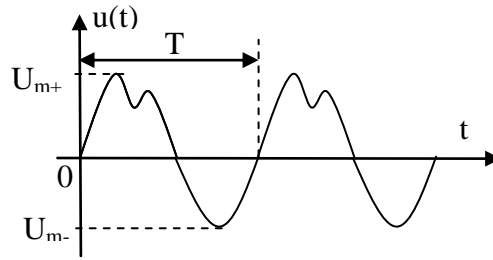
Hình 5.4 – Ampe mét kìm (clamp Ampemeter)

5.3. ĐO ĐIỆN ÁP

Phép đo điện áp có phạm vi đo rộng (từ vài μV đến vài kV), dải tần rộng (từ đo dòng 1 chiều đến đo dòng xoay chiều tần số tới hàng GHz). Tùy phạm vi đo và dải tần đo lại sử dụng các phương pháp đo khác nhau. Tuy nhiên trong thực tế phép đo điện áp thường chỉ được thực hiện ở dải tần tới hàng trăm MHz, còn ở dải tần số siêu cao người ta thường đo công suất.

5.3.1. Các trị số điện áp

Trong thực tế tín hiệu điện áp biến thiên có nhiều dạng nhau, do đó các trị số điện áp của nó cũng khác nhau. Phép đo điện áp là phép đo để xác định các trị số điện áp này. Giả sử tín hiệu điện áp tuần hoàn theo chu kỳ T , ví dụ dạng điện áp như Hình 5.5.



Hình 5.5 – Đồ thị tín hiệu điện áp

+ Biên độ điện áp:

- Biên độ điện áp dương: U_{m+}
- Biên độ điện áp âm: U_{m-}

Nếu điện áp có $U_{m+} = -U_{m-} = U_m$, thì chỉ cần đo biên độ điện áp U_m .

+ Thành phần điện áp một chiều U_{DC} hay U_0

$$U_{DC} = U_0 = \int_{t_0}^{T+t_0} u(t) dt$$

+ Trị số điện áp trung bình U_{tb} hay \bar{U}

$$U_{tb} = \bar{U} = \int_{t_0}^{T+t_0} |u(t)| dt$$

+ Trị số điện áp hiệu dụng U_{hd} hay U_{RMS}

$$U_{RMS} = U_{hd} = \sqrt{\frac{1}{T} \int_{t_0}^{T+t_0} u^2(t) dt}$$

+ Hệ số biên độ

$$k_b = \frac{U_m}{U_{RMS}}$$

+ Hệ số dạng

$$k_d = \frac{U_{RMS}}{U_{tb}}$$

Ví dụ điện áp điều hòa hình sin: $u(t)=U_m\sin\omega t(V)$. Các trị số điện áp là:

$$U_{m+}=-U_{m-}=U_m$$

$$U_{DC}=0 \text{ V}$$

$$U_{RMS} = \frac{U_m}{\sqrt{2}} (V)$$

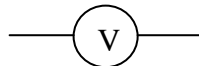
$$U_{tb} = \frac{2U_m}{\pi} (V)$$

$$k_b = \sqrt{2} \quad k_d = \frac{\pi U_m}{2\sqrt{2}} \approx 1,11$$

Trong khi đó điện áp dạng xung vuông chuẩn có $k_b=k_d=1$.

5.3.2. Giới thiệu về dụng cụ đo điện áp

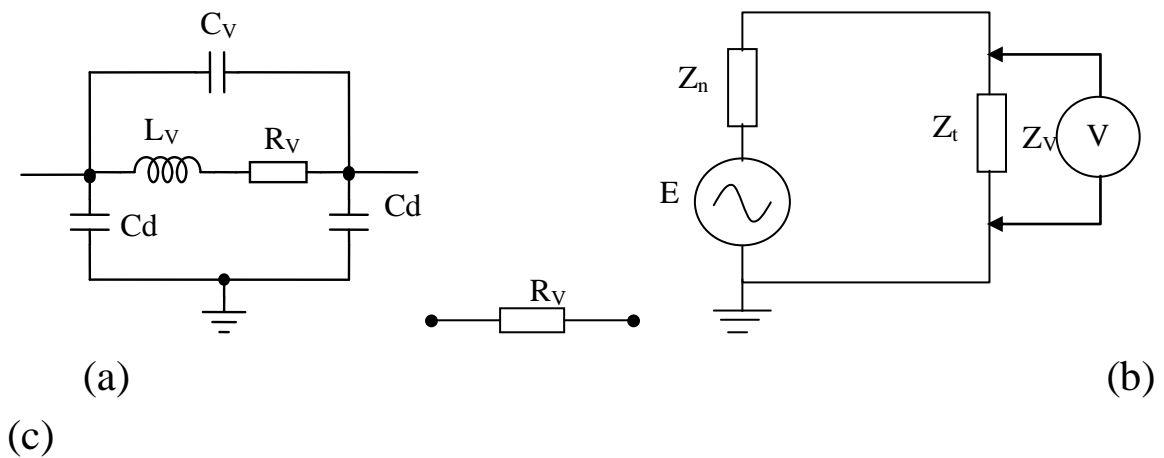
Dụng cụ đo dòng điện được gọi là Vôn mét (Vôn kế), với đồng hồ vạn năng khi để chức năng đo điện áp thì cũng được gọi là Vôn mét. Ký hiệu của Vôn Ampe mét trong sơ đồ là một vòng tròn có chữ V ở giữa và có thể thêm ký hiệu các cực dương và âm hai bên cho dòng điện một chiều:



Khi đo điện áp phải được mắc song song Vôn mét với đoạn mạch cần đo điện áp. Để giảm ảnh hưởng đến mạch điện cần đo, dòng điện trong mạch của Vôn mét phải càng nhỏ càng tốt. Điều này nghĩa là trở kháng tương đương của Vôn mét Z_V trong mạch điện phải lớn hơn rất nhiều trở kháng tương đương của đoạn mạch cần đo điện áp.

Khi mắc Vôn mét vào mạch điện một chiều, chú ý nối các cực điện theo đúng chiều điện áp. Luôn chọn thang đo phù hợp trước khi đo: chọn thang lớn nhất trước, rồi hạ dần cho đến khi thu được kết quả nằm trong thang đo.

Mỗi Vôn mét đều có trở kháng trong hữu hạn, khi đo điện áp một chiều và xoay chiều tần số thấp, có thể coi trở kháng của Vôn mét là thuần trở R_V (Hình 5.6-b). Nhưng tần số cao trở kháng tương đương của ampe mét còn cần phải tính đến các thành phần điện dung và điện cảm ký sinh, sơ đồ tương đương như Hình 5.6- a (trong đó: L_V - điện cảm của cuộn dây, C_V - điện dung giữa 2 đầu Vôn mét, C_d - điện dung giữa 2 đầu Vôn mét với đất).



Hình 5.6 - Trở kháng tương đương của Vôn mét

Ví dụ như cách mắc Vôn mét đo điện áp trên tải Z_t như Hình 5.6-c, trong đó Z_0 – trở kháng của nguồn, Z_t – trở kháng phụ tải.

Khi mắc Vôn mét vào mạch đo bao giờ cũng làm cho điện áp trên tải thay đổi so với giá trị thực U_x

$$U_x = \frac{E \cdot Z_t}{Z_n + Z_t}$$

Sau khi mắc Vôn mét vào mạch điện áp mà Vôn mét chỉ thị là:

$$U_{do} = \frac{E \cdot Z_{td}}{Z_n + Z_{td}} \text{ trong đó } Z_{td} = \frac{Z_t \cdot Z_V}{Z_t + Z_V}$$

Sai số tương đối do ảnh hưởng của trở kháng trong ampe mét được xác định như sau:

$$\delta_I = \left| \frac{U_x - U_{đo}}{U_x} \right| \cdot 100 = \frac{1}{\left| 1 + \frac{Z_V}{Z_n} + \frac{Z_V}{Z_t} \right|} \cdot 100 \quad \text{[6]}$$

Để giảm nhỏ sai số tương đối cần chọn Vôn mét có trở kháng trong càng lớn càng tốt.

Các Vôn mét dùng trong đo lường điện tử được phân loại căn cứ vào các tính năng sau đây:

- Dạng chỉ thị: Vôn mét chỉ thị kim hay Vôn mét chỉ thị số.
- Thông số của điện áp đo: Vôn mét đo điện áp đỉnh, điện áp trung bình hay điện áp hiệu dụng.
- Dải trị số điện áp đo: Micro Vôn mét, Mili Vôn mét hay Kilo Vôn mét.
- Mục đích sử dụng: Vôn mét mẫu (để làm chuẩn), Vôn mét xoay chiều, Vôn mét một chiều, Vôn mét xung hay Vôn mét có tính năng đặc biệt (Vôn mét nhạy pha, Vôn mét chọn lọc ...).

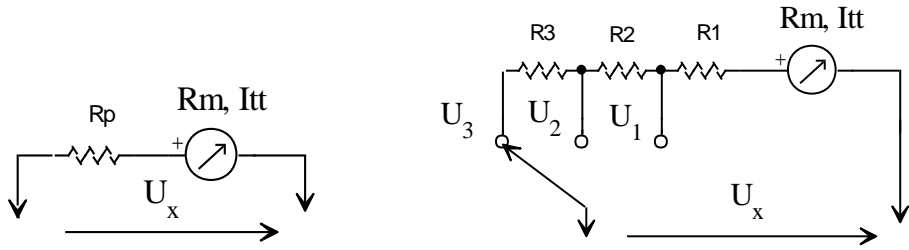
Các phương pháp cơ bản đo điện áp:

- Đo điện áp dùng cơ cấu đo.
- Đo dòng dùng Vôn mét điện tử tương tự, Vôn mét điện tử số.
- ...

5.3.3. Đo điện áp sử dụng cơ cấu đo từ điện

a. Đo điện áp một chiều DC

Cơ cấu đo từ điện làm việc với điện áp một chiều, nhưng điện áp toàn thang khá nhỏ $U_{tt} = R_m \cdot I_{tt}$, nên do đó phải mở rộng thang đo điện áp cho phù hợp bằng cách mắc CCD nối tiếp với điện trở phụ R_p .



(a) – Sơ đồ một thang đo

(b) – Sơ đồ nhiều thang điện

áp

Hình 5.7 – Sơ đồ thang đo điện áp một chiều dùng CCD từ điện

Sơ đồ thang đo điện áp một chiều dùng CCD từ điện như Hình 5.7-a. Điện áp đo:

$$U_x = U_{Rp} + U_m$$

Điện áp đo được lớn nhất của thang đo là U_{max} . Khi $U_x = U_{max}$ thì $I_m = I_{tt}$, đó đó điện trở phụ được xác định như sau:

$$R_p = R_m(n-1), \text{ với } n = \frac{U_{max}}{U_u} = \frac{U_{max}}{I_{tt}R_m} - \text{hệ số mở rộng thang đo.}$$

Với Vôn mét có nhiều thang đo thì dùng nhiều điện trở phụ, thông thường các điện trở phụ được mắc theo kiểu nối tiếp như Hình 5.7-b với 3 thang đo là U_1, U_2, U_3 , hệ số mở rộng của mỗi thang đo là $n_k (k=1,2,3)$.

$$R_{pk} = \frac{R_m}{n_k - 1}, \text{ với } n_k = \frac{U_k}{U_u} = \frac{U_k}{I_{tt}R_m}$$

+ Thang đo U_1 : $R_{p1} = R1$.

+ Thang đo U_2 : $R_{p2} = R1 + R2$.

+ Thang đo U_3 : $R_{p3} = R1 + R2 + R3$.

Chú ý: Trong trường hợp I_{tt} nhỏ, có thể mắc thêm điện trở Shunt R_s song song với CCD để tăng dòng toàn thang tổng trước khi mắc nối tiếp với các điện trở phụ.

b. Đo điện áp xoay chiều AC dùng cơ cấu từ điện

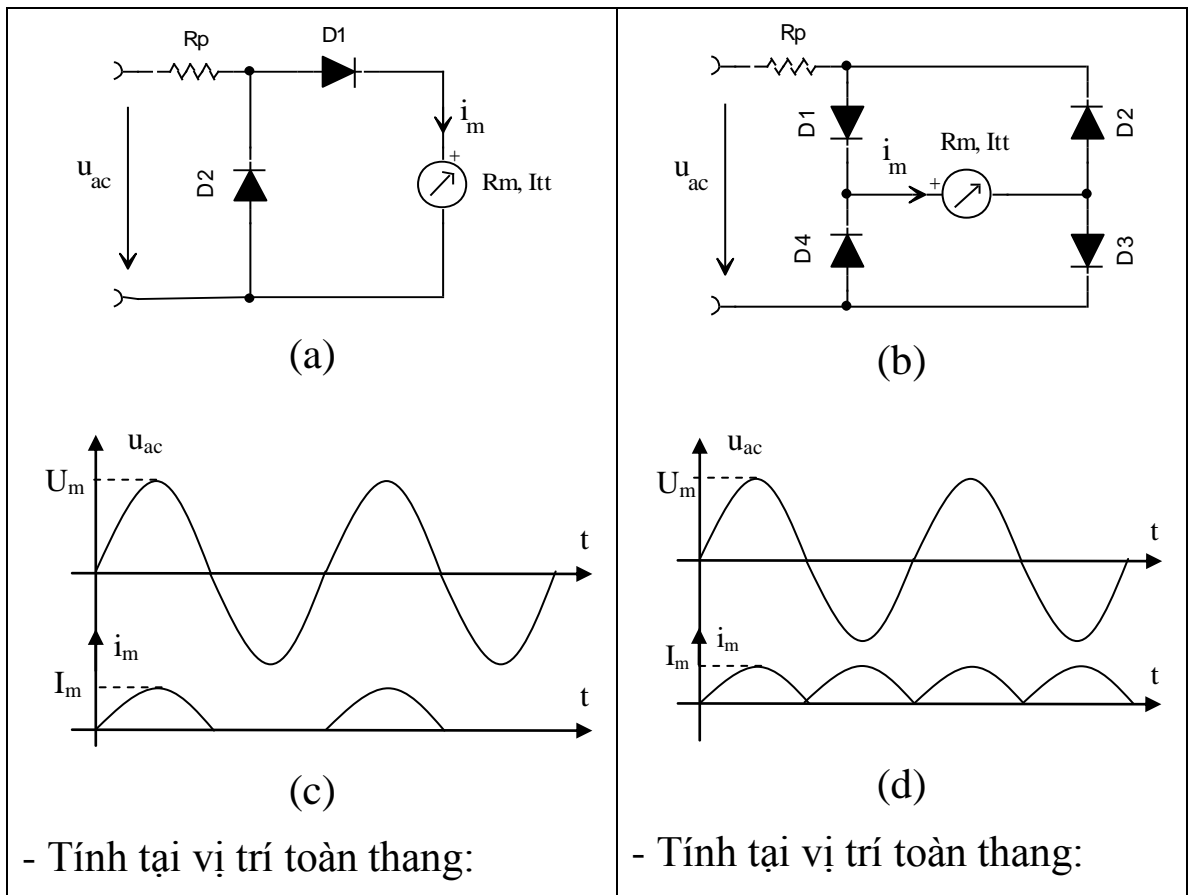
Cơ cấu đo từ điện chỉ làm việc với điện áp một chiều, do đó khi đo điện áp xoay chiều AC phải biến đổi điện áp AC thành điện áp DC đặt vào CCD theo các cách khác nhau như: Dùng phương pháp chỉnh lưu bằng Điốt, Dùng phương pháp biến đổi nhiệt điện.

Dùng phương pháp chỉnh lưu bằng Điốt:

Ví dụ thang đo dòng AC dùng mạch chỉnh lưu $\frac{1}{2}$ chu kỳ như Hình 5.8-a, và dùng mạch chỉnh lưu cầu như Hình 5.8-b. Xây dựng thang đo trị số hiệu dụng của điện áp xoay chiều hình sin cho các thang đo này. Giả sử dòng điện AC là $u_{ac}=U_m \sin \omega t$.

Nếu giới hạn của thang đo là U_{max} , thì khi điện áp AC có giá trị hiệu dụng $U_{RMS}=U_{max}$ thì dòng điện trung bình qua CCD là $i_{mtb}=I_{tt}$.

Hình 5.8 – Thang đo dòng xoay chiều



$U_m = U_{\max} \sqrt{2}$ $i_{mb} = \frac{I_m}{\pi} = I_{tt} \Rightarrow I_m = \pi \cdot I_{tt}$ $\Rightarrow R_p = \frac{U_m - U_D}{I_m}$	$U_m = U_{\max} \sqrt{2}$ $i_{mb} = \frac{2I_m}{\pi} = I_{tt} \Rightarrow I_m = \frac{\pi \cdot I_{tt}}{2}$ $\Rightarrow R_p = \frac{U_m - 2U_D}{I_m}$
--	--

5.3.4. Vôn mét điện tử

Khi đo điện áp xoay chiều cao tần, thì thiết bị đo được sử dụng nhiều hơn cả là Vôn mét điện tử. vì vôn-mét điện tử có một số ưu điểm cơ bản như : trở kháng vào lớn, độ nhạy cao, tiêu thụ ít năng lượng của mạch điện được đo, và chịu được quá tải.

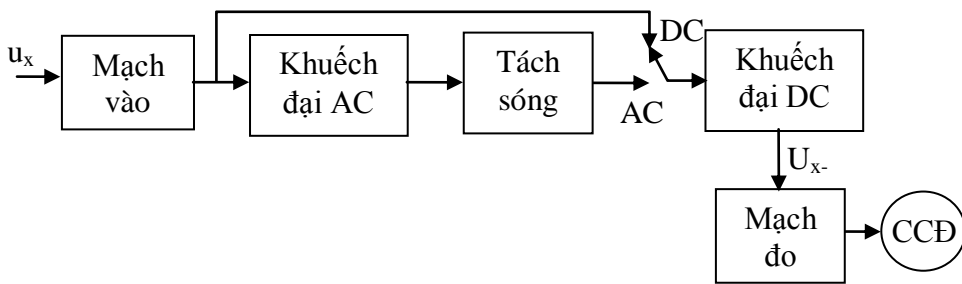
Tuy nhiên vôn-mét điện tử cũng có những nhược điểm là cần yêu cầu có nguồn cung cấp, nguồn cung cấp cần phải ổn định, và độ chính xác của thang độ chỉ thị phụ thuộc nhiều vào đặc tính thông số của phần tử tích cực như Điốt, BJT, KĐT, ... nên khi thay thế phần tử này thì thiết bị đo có thể bị ảnh hưởng.

Vôn-mét điện tử có nhiều loại, tùy theo cấu tạo mà nó có thể dùng để đo điện áp một chiều, điện áp xoay chiều hay đo cả hai loại điện áp này. Cũng tùy theo cấu tạo mà kết quả đo được chỉ thị bằng kim hay chỉ thị bằng số.

a. Vôn mét điện tử chỉ thị kim

Sơ đồ khối rút gọn của Vôn mét điện tử chỉ thị kim như Hình 5.9. Cũng như các máy đo thông số tín hiệu khác, thiết bị vào ở đây thường gồm các phần tử để biến đổi điện áp đo ở đầu vào, như bộ phân áp, suy giảm và mạch khuếch đại đệm vào để tăng trở kháng vào của vôn-mét.

Chức năng đo điện áp sau khuếch đại một chiều DC sẽ được thực hiện ở mạch đo và chỉ thị bằng cơ cấu đo chỉ thị kim, CCD từ điện được sử dụng phổ biến nhất trong trường hợp này.



Hình 5.9 – Sơ đồ khối rút gọn của Vôn mét điện tử chỉ thị kim

Khối tách sóng có nhiệm vụ biến đổi điện áp xoay chiều thành điện áp 1 chiều trị số trung bình tỉ lệ với trị số điện áp nào đó của điện áp xoay chiều. Có các cách phân loại mạch Tách sóng như sau:

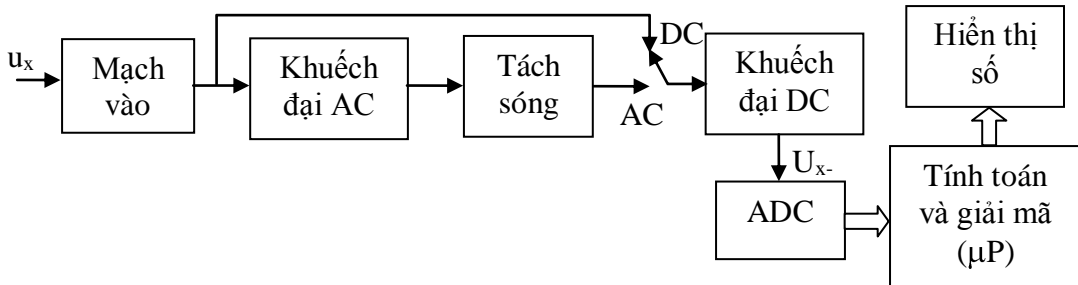
- Theo trị số điện áp hay theo dòng điện ra của bộ tách sóng: Tách sóng đỉnh (biên độ), Tách sóng hiệu dụng hay Tách sóng trung bình.
- Theo chế độ tách sóng: chế độ A, chế độ B hay chế độ C.
- Theo mạch điện tách sóng: Tách sóng mạch Điốt, Tách sóng dùng Transistor,...
- Theo cấu tạo mạch vào tách sóng: Tách sóng mạch vào đóng hay tách sóng mạch vào mở.
- Theo đặc tuyến tách sóng: Tách sóng đường thẳng hay tách sóng bậc hai.

Trong phần này, ta sẽ xét bộ tách sóng của vôn-mét theo cách phân loại đầu tiên, vì nó tương đối tổng quát và phù hợp với cách phân loại các loại vôn-mét hơn.

b. Vôn mét điện tử chỉ thị số

Sơ đồ khối rút gọn của Vôn mét điện tử số như Hình 5.10. Về cơ bản Vôn mét điện tử số cũng có khác khối chức năng như Vôn mét điện tử chỉ thị kim, chúng chỉ khác nhau ở phần đo điện áp U_x .

sau khuếch đại một chiều. Trong Vôn mét điện tử số điện áp một chiều này được biến đổi sang tín hiệu số nhờ ADC và được tính toán và giải mã bằng mạch số hoặc sử dụng vi xử lý/ vi điều khiển (μP) rồi kết quả đo được hiển thị số sử dụng các cơ cấu chỉ thị số.



Hình 5.10 – Sơ đồ khối rút gọn của Vôn mét điện tử số

Bộ biến đổi ADC (biến đổi tương tự - số) là một bộ phận quan trọng của Vôn mét điện tử số, nó thực hiện tất cả mọi thao tác để biến đổi một tín hiệu biến đổi liên tục theo thời gian thành một số hữu hạn trong một hệ thống đã cho. Thường là khâu nối giữa bộ phận nguồn tin và xử lý tin trong hệ thống đo lường số nói chung.

Thông thường, quá trình biến đổi của ADC là quá trình:

-*Tạo điện áp chuẩn*: Điện áp chuẩn ví dụ như là tập hợp các giá trị khác nhau của một điện áp ổn định, hay điện áp biến đổi tuyến tính theo thời gian.

-*Thực hiện so sánh*: Điện áp tương tự cần biến đổi với điện áp chuẩn.

-*Tạo mã số*: Thực hiện do bộ đếm xung hay trực tiếp do các khối thuật toán thực hiện.

Các thông số của bộ biến đổi ADC:

-*Tốc độ biến đổi*.

-*Độ chính xác biến đổi*: Có sai số do nguyên lý biến đổi và sai số do dụng cụ biến đổi.

- *Dải biến đổi*: Biên độ tín hiệu vào từ cực tiểu đến cực đại.

Ngoài ra còn có: độ nhạy, độ tin cậy, khả năng biến đổi nhiều kênh, điện trở vào, kích thước...

Phân loại các bộ biến đổi ADC

Có nhiều cách phân loại, ở đây chúng ta sẽ chủ yếu hai cách:

- *Theo đại lượng tương tự*: Thời gian - số, điện áp - số ...,
- *Theo thuật toán biến đổi*: Đếm nối tiếp, mã theo từng bit, đếm song song.

Nói chung, khi phân tích mạch cụ thể thì thường phân loại theo đại lượng biến đổi và kết cấu mạch. Khi tổng hợp mạch một cách tổng quát thì theo thuật toán hay phương pháp biến đổi.

Trong đo lường thường sử dụng loại ADC tuyến tính, độ phân giải cao, điển hình nhất là loại ADC thời gian xung hay còn gọi là ADC tích phân: ADC tích phân 1 sườn dốc và ADC tích phân 2 sườn dốc. Do độ phân giải cao, khả năng chống nhiễu tốt nên ADC tích phân 2 sườn dốc được sử dụng phổ biến nhất trong Vôn mét điện tử số.

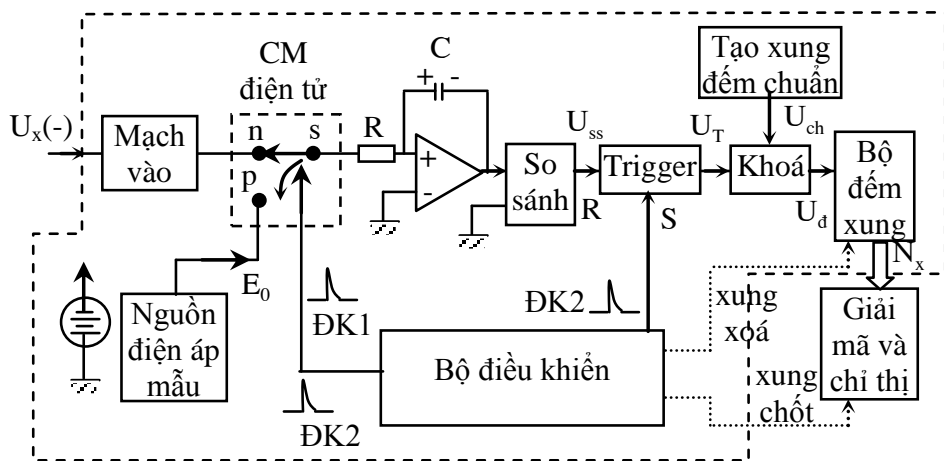
Vôn mét số một chiều thời gian xung

Ví dụ sơ đồ khối của Vôn mét số một chiều thời gian xung (Nguyên lý của ADC tích phân 2 sườn dốc (Dual-slope ADC) Hình 5.11.

+ *Nguyên lý làm việc*:

- Khi chưa đo, khoá S hở (không ở vị trí nạp n hoặc phóng p).
- Quá trình biến đổi được thực hiện theo 2 bước tích phân sau:
 - * Bước 1: Tại thời điểm t_1 , bộ điều khiển đưa ra xung điều khiển ĐK1 đưa khoá S về vị trí n, điện áp U_x qua mạch vào qua R nạp cho C, nên U_C tăng.

* Bước 2: Đến thời điểm t_2 , bộ điều khiển đưa ra xung điều khiển ĐK2 đưa S về vị trí p và kết thúc quá trình nạp, C sẽ phóng điện qua nguồn điện áp mẫu (nguồn điện áp không đổi, 1 chiều E_0), u_C giảm đến thời điểm t_3 thì $u_C = 0$, bộ so sánh đưa ra xung so sánh U_{SS} , xung ĐK2 và xung U_{SS} này sẽ được đưa vào đầu vào thiết lập (S) và xoá (R) của Trigger, kết quả đầu ra của Trigger là xung vuông có độ rộng T_x tỉ lệ với U_x , xung này sẽ điều khiển đóng mở khoá để cho phép xung đếm chuẩn qua khoá kích thích cho bộ đếm xung. Giả sử trong thời gian T_x có N_x xung qua khoá, số xung đếm được trong khoảng thời gian này cũng tỉ lệ với điện áp một chiều vào U_x . Như vậy số xung N_x được đưa qua mạch giải mã và chỉ thị để biểu thị kết quả là điện áp một chiều cần đo.



Hình 5.11 – Sơ đồ khối Vôn mét số một chiều thời gian xung

Xác định $U_x = f(N_x)$?

- Quá trình C nạp:

$$u_C = u_C(t_1) + \frac{1}{RC} \int_{t_1}^{t_2} K_v \cdot U_x \cdot dt$$

K_v : hệ số truyền đạt của mạch vào.

Giả sử trong thời gian biến đổi, $U_x = \text{const}$:

$$U_n = u_C(t_2) = 0 + \frac{1}{RC} \cdot K_v \cdot U_x \cdot (t_2 - t_1) = \frac{K_v \cdot U_x \cdot T_1}{RC} \text{ với } T_1 = t_2 - t_1$$

- Quá trình C phóng:

$$u_c(t_3) = U_c(t_2) - \frac{1}{RC} \int_{t_2}^{t_3} E_0 \cdot dt$$

$$= U_n - \frac{1}{RC} \cdot E_0 \cdot (t_3 - t_2)$$

$$\Rightarrow u_c(t_3) = \frac{K_v \cdot U_x \cdot T_1}{RC} - \frac{1}{RC} \cdot E_0 \cdot T_x \text{ với } T_x = t_3 - t_2$$

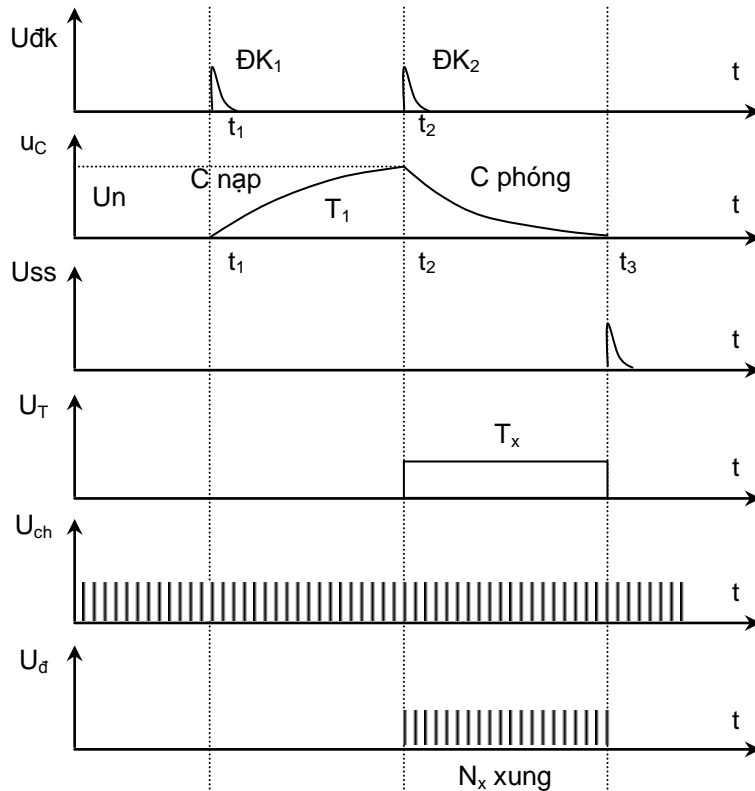
$U_c(t_3) = 0 \rightarrow T_x = \frac{K_v \cdot U_x \cdot T_1}{E_0} = N_x \cdot T_{ch}$ với T_{ch} là chu kỳ của xung đếm chuẩn.

$$\Rightarrow U_x = \frac{T_{ch} \cdot E_0}{K_v \cdot T_1} \cdot N_x = S_0 \cdot N_x$$

với $S_0 = \frac{T_{ch} \cdot E_0}{K_v \cdot T_1} = const$, (thường chọn $S_0 = 10^k$ với $k=0, \pm 1, \dots$)

$$\Rightarrow U_x = 10^k \cdot N_x$$

+ Giải đồ thời gian:



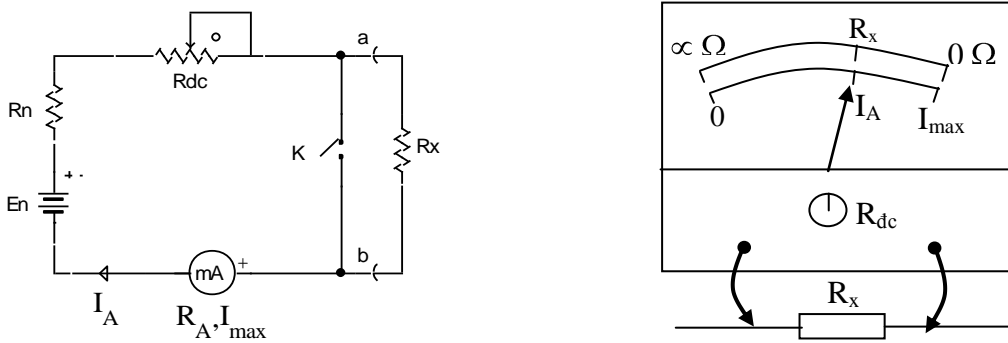
+ *Đánh giá sai số:* Kết quả đo bị ảnh hưởng bởi các sai như sau:

- Sai số T_{ch} , K_v , E_0 , T_1 .
- Sai số lượng tử (do xấp xỉ $T_x = T_{ch}N_x$).
- Sai số do độ trễ của các Trigger.
- Sai số do nhiễu tác động từ đầu vào. Tuy nhiên, với phương pháp tích phân 2 lần, có thể loại trừ hoàn toàn nhiễu chu kỳ nếu chọn $T_1 = n \cdot T_{nh}$ với T_{nh} là chu kỳ của nhiễu.

5.4. ĐO ĐIỆN TRỞ

Đo điện trở cũng là một phép đo điện cơ bản thường được thực hiện cùng với các phép đo điện áp và đo dòng điện. Các phương pháp đo trở kháng nói chung, đo điện trở nói riêng sẽ được trình bày trong chương 9, nên trong phần này chỉ tập trung trình bày một ứng dụng của phương pháp Vôn-ampe để xây dựng thang đo điện trở sử dụng cơ cấu đo từ điện - một thang đo được sử dụng khá phổ biến trong các dụng cụ đo vạn năng (MultiMeter).

Theo định luật Ôm: $R_x = \frac{U_x}{I_x}$, nếu $U_x = \text{const}$ thì đo I_x sẽ xác định được R_x , như vậy có thể xây dựng được thang đo điện trở trên cơ sở sử dụng thang đo dòng điện sử dụng CCD từ điện, và thang đo được khắc độ theo đơn vị đo điện trở Ω . Thang đo điện trở theo phương pháp này có thể được xây dựng theo sơ đồ mắc nối tiếp hoặc song song, trong phần này chỉ trình bày sơ đồ mắc nối tiếp như Hình 5.12.



Hình 5.12 – Sơ đồ một thang đo điện trở kiểu nối tiếp

Sơ đồ thang đo có sử dụng thang đo dòng mA có nội trở R_A , giới hạn thang đo I_{\max} , nguồn pin $E_n = \text{const}$, có nội trở R_n , biến trở điều chỉnh R_{dc} .

+ Khi chưa đo, để hở 2 đầu que đo a và b, tương ứng với $R_x = \infty \Omega$, dòng điện qua mA bằng không, góc quay của kim chỉ thị 0 A, vị trí này được khắc độ $\infty \Omega$.

+ Khi bắt đầu đo, nối tắt 2 que đo a và b, ứng với $R_x = 0\Omega$, dòng qua mA đạt giá trị cực đại I_{\max} và góc quay của kim chỉ thị đạt giá trị cực đại, vị trí này khắc độ 0Ω . Do đó nếu kim chỉ thị lệch khỏi vị trí 0Ω trên thang khắc độ thì ta phải điều chỉnh biến trở R_{dc} để kim chỉ đúng 0Ω , khi đó:

$$I_A = I_{\max} = \frac{E_n}{R_n + R_A + R_{dc}}$$

$$\Rightarrow (R_n + R_A + R_{dc}) = \frac{E_n}{I_{\max}}$$

+ Khi đo nối R_x vào 2 đầu que đo a và b, lúc này dòng qua mA là I_A :

$$R_x = \frac{E_n}{I_A} - (R_n + R_A + R_{dc}) = \frac{E_n}{I_A} - \frac{E_n}{I_{\max}} - \text{Phương trình khắc độ thang đo}$$

Như vậy có thể khắc độ thang đo theo đơn vị đo điện trở tương ứng từ thang đo dòng điện với phương trình khắc độ thang đo như trên. Tuy nhiên thang đo điện trở theo phương pháp đo

dòng là thang đo phi tuyến. Để xây dựng thang đo điện trở tuyến tính thì phải sử dụng nguồn dòng $I_x = \text{const}$, đo điện áp U_x để xác định điện trở R_x : $U_x = R_x \cdot I_x$.

Trong thực tế thang đo điện trở trong các dụng cụ đo vạn năng sử dụng CCD từ điện được xây dựng theo nguyên lý đo dòng có thể được mắc theo cách trình bày ở trên hay theo các cách mắc khác như: R_{dc} như một điện trở Shunt được mắc song song với CCD hay mắc nối tiếp với CCD rồi mới mắc song song với điện trở Shunt.

5.5. THIẾT BỊ ĐO ĐIỆN TỬ VẠN NĂNG (MULTIMETERS)

Thiết bị đo điện tử vạn năng hay còn gọi là Đồng hồ vạn năng (Multimeters) là một loại dụng cụ đo điện cơ bản đa chức năng được dùng khá phổ biến, có các chức năng cơ bản là đo dòng điện, đo điện áp, và đo điện trở ngoài ra có một số đồng hồ còn có thể đo tần số dòng điện, điện dung tụ điện, kiểm tra điốt, kiểm tra Transistor lưỡng cực... Đồng hồ vạn năng được thiết kế trên cơ sở chức năng đo cơ bản là đo dòng điện hoặc đo điện áp, và từ đó xây dựng thêm các chức năng đo khác. Có 2 loại đồng hồ vạn năng đó là: Đồng hồ vạn năng tương tự (hay còn được gọi tắt là VOM – Volt-Ohm-Milliammeter), và đồng hồ vạn năng số (DMM – Digital Multimeter).

5.5.1. Đồng hồ vạn năng tương tự - VOM

a. Chức năng

Đồng hồ vạn năng tương tự thường có các chức năng đo như sau:

- Đo điện áp một chiều: DCV
- Đo giá trị hiệu dụng của điện áp xoay chiều: ACV.
- Đo cường độ dòng điện một chiều: DCA

- Đo điện trở: Ω

Ngoài ra có một số đồng hồ còn có thêm chức năng khác như:

- Đo điện dung tụ điện
- Kiểm tra điốt, kiểm tra Transistor lưỡng cực...

VOM thường được cấu tạo từ 1 cơ cấu đo từ điện, và sử dụng các mạch đo khác nhau sẽ tạo thành chức năng đo và thang đo khác nhau, sử dụng chuyển mạch để chọn chức năng đo và thang đo, và thang chỉ thị của CCD được khắc độ phù hợp với mỗi chức năng và thang đo tương ứng.

VOM trong thực tế rất đa dạng, Hình – là ví dụ về hình ảnh của các các VOM có trong thực tế.

Sơ đồ khối tổng quát của một VOM đơn giản như hình vẽ,



Hình 5.13 - Đồng hồ vạn năng tương tự - VOM

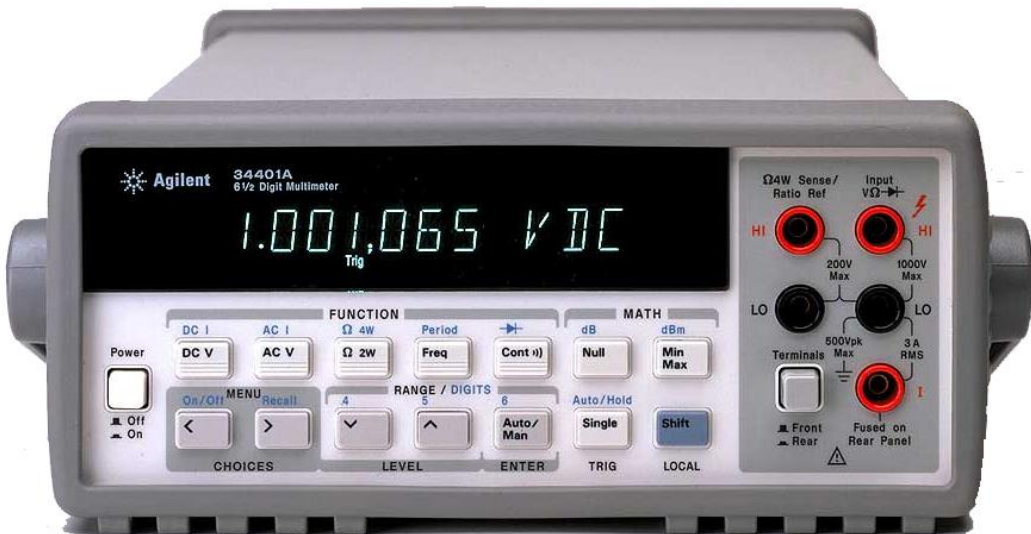
b. Sơ đồ cấu tạo

5.5.2. Đồng hồ vạn năng số - DMM.

a. Chức năng



Hình 5.14 – Đồng hồ vạn năng số cầm tay (Handheld DMM)



Hình 5.15 – Đồng hồ vạn năng số để bàn (Bench DMM)

Đồng hồ vạn năng số DMM có nhiều tính năng đo nội bật hơn đồng hồ vạn năng tương tự, cũng có các chức năng đo cơ bản như của VOM như:

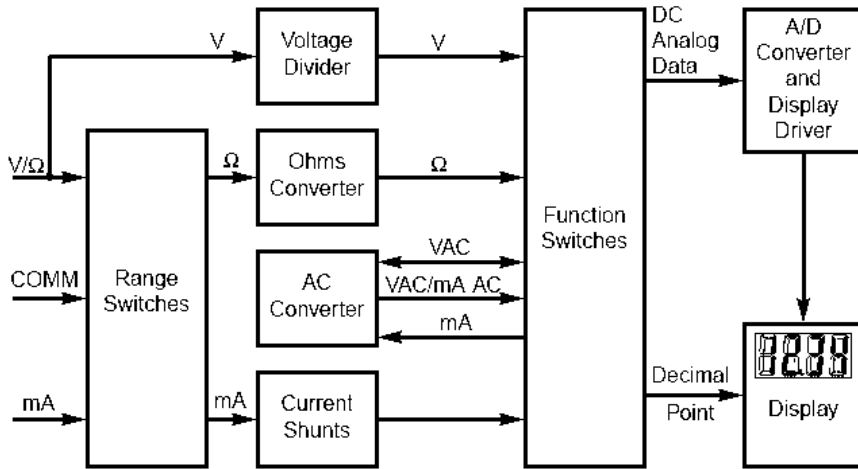
- Đo điện áp một chiều
- Đo giá trị hiệu dụng (trị số đỉnh hoặc trung bình) của điện áp xoay chiều.
- Đo cường độ dòng điện một chiều
- Đo trị số hiệu dụng (trị số đỉnh hoặc trung bình) cùng dòng điện xoay chiều
- Đo điện trở

Ngoài ra có một số đồng hồ còn có thêm chức năng nổi bật khác như:

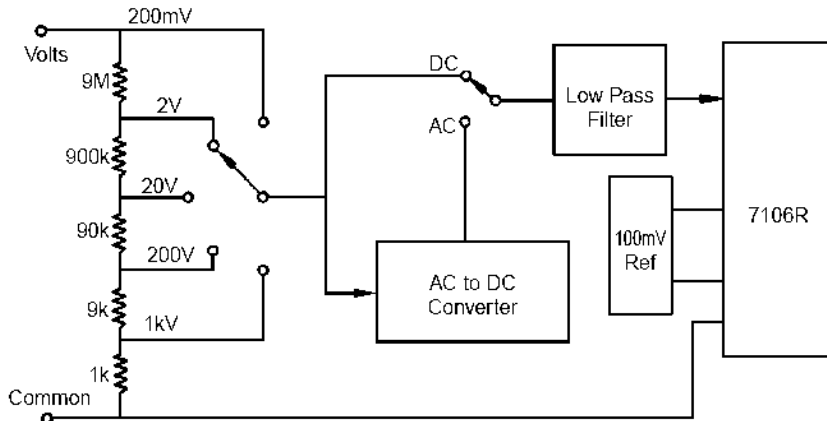
- Đo tần số dòng điện.
- Kiểm tra điốt, kiểm tra Transistor lưỡng cực..
- Kiểm tra nối mạch: máy kêu "bíp" khi điện trở giữa 2 đầu đo (gần) bằng 0.
- Hiện thị số thay cho kim chỉ trên thước.
- Có thêm các bộ khuếch đại điện để đo hiệu điện thế hay cường độ dòng điện nhỏ, và điện trở lớn.
- Đo độ tự cảm của cuộn cảm và điện dung của tụ điện. Có ích khi kiểm tra và lắp đặt mạch điện.
- Hỗ trợ cho đo nhiệt độ bằng cặp nhiệt.
- Đo tần số trung bình, khuếch đại âm thanh, để điều chỉnh mạch điện của radio. Nó cho phép nghe tín hiệu thay cho nhìn thấy tín hiệu (như trong máy hiện sóng).
- Dao động kế cho tần số thấp. Xuất hiện ở DMM có giao tiếp với máy tính.
- Bộ kiểm tra điện thoại.
- Bộ kiểm tra mạch điện ô-tô.
- Lưu giữ số liệu đo đạc và tính toán kết quả.

Trong thực tế có 2 loại DMM đó là DMM cầm tay (Handheld DMM) và loại DMM để bàn (Bench DMM). Loại để DMM bàn thường có tính năng, dải trình đo, độ chính xác, giá thành cao hơn loại DMM cầm tay.

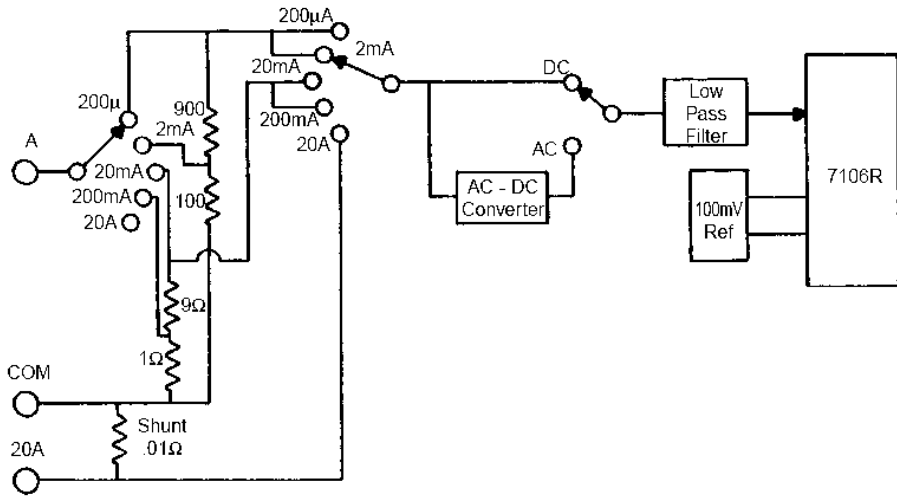
b. Sơ đồ cấu tạo



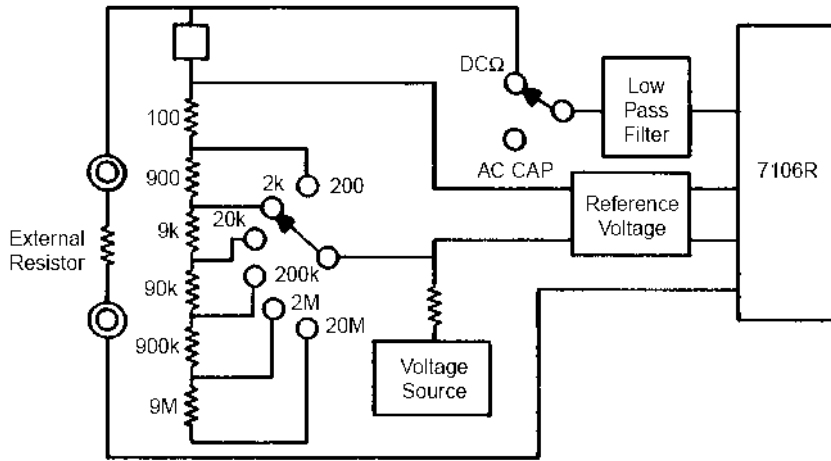
Hình 5.16 – Sơ đồ khối rút gọn của DMM số.



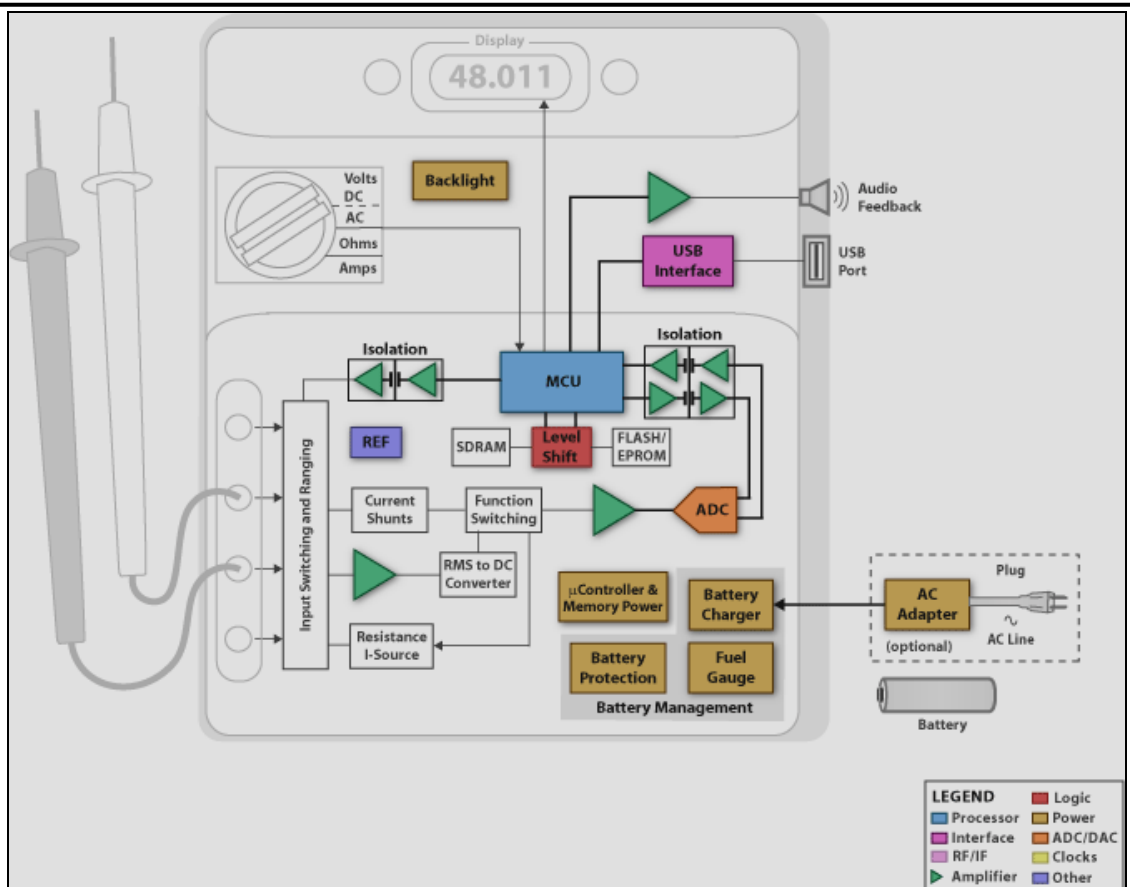
Hình 5.17 – Sơ đồ rút gọn của chức năng đo điện áp



Hình 5.18 – Sơ đồ rút gọn của chức năng đo dòng



Hình 5.19 – Sơ đồ rút gọn của chức năng đo điện trở



Hình 5.20 – Sơ đồ cấu tạo của một DMM trong thực tế

CHƯƠNG 6 - ĐO TẦN SỐ, KHOẢNG THỜI GIAN VÀ GÓC LỆCH PHA

6.0. GIỚI THIỆU CHUNG

Tần số, chu kỳ, các khoảng thời gian, góc pha là các tham số quan trọng của tín hiệu. Trong kỹ thuật điện tử, thường hay dùng các tín hiệu có phổ tần số rất rộng. Dải phổ tần số này bắt đầu từ các tần số bằng một vài phần trăm Hz đến hàng trăm GHz. Toàn bộ tần phổ này có thể chia làm nhiều dải tần số có tính chất khác nhau:

- Dải tần thấp: $< 16\text{Hz}$
- Dải tần số âm thanh: $16\text{ Hz} < f < 20\text{ KHz}$
- Dải tần số siêu âm: $20\text{ KHz} < f < 200\text{ KHz}$
- Dải tần số cao: $200\text{ KHz} < f < 30\text{ MHz}$
- Dải tần số siêu cao: $30\text{ MHz} < f < 3000\text{ MHz}$
- Dải tần số quang học: $> 3\text{GHz}$

Các dải tần số khác nhau có các phương pháp đo tần số khác nhau. Giới hạn dùng và kỹ thuật đo lường các tần số cao tần tăng lên cùng với sự phát triển của kỹ thuật điện tử và ngày nay đã xác định được các tần số hàng trăm GHz.

Các tham số về tần số:

Xét tín hiệu xoay chiều điều hòa biến thiên theo thời gian:

$$u(t) = U_m \sin(\omega t + \varphi_0),$$

- Pha của tín hiệu $\psi(t) = \omega t + \varphi_0$

- Tần số góc ω - biểu thị tốc độ thay đổi pha của dao động:

$$\omega = \frac{d\psi}{dt} = 2\pi \cdot f$$

- Tần số f – là số dao động toàn phần (số chu kỳ) của dao động trong 1 đơn vị thời gian.

- Chu kỳ T – khoảng thời gian nhỏ nhất mà giá trị của tín hiệu lặp lại độ lớn của nó ($u(t+T)=u(t)$), $T=1/f$.

- Bước sóng λ - là khoảng không gian của môi trường truyền dẫn dao động được truyền đi trong một chu kỳ:

$$\lambda = v \cdot T = \frac{v}{f}$$

Trong đó v là vận tốc truyền sóng của môi trường. Sóng điện từ lan truyền trong chân không bằng vận tốc ánh sáng $c=3 \cdot 10^8$ m/s. Với môi trường truyền sóng có hệ số điện môi tương đối là ϵ thì:

$$v = \frac{c}{\sqrt{\epsilon}}$$

Như vậy f không phụ thuộc vào điều kiện lan truyền, còn λ phụ thuộc vào vận tốc truyền sóng trong môi trường truyền dẫn.

Đơn vị đo tần số f : Hz, kHz, MHz, GHz, THz, ...

Đơn vị đo chu kỳ T : s, ms, μ s, ns, ps, ...

Đơn vị đo bước sóng λ : m, mm, μ m, nm, pm, ...

Việc đo ω , f , T , λ có ý nghĩa như nhau, tuy nhiên ở tần thấp và cao tần thường đo ω , T , f , ở dải siêu cao tần thường đo λ .

Trong kỹ thuật điện tử, truyền thông phép đo tần số được thực hiện trong các trường hợp sau:

- Cần khắc độ và chuẩn lại các máy tạo tín hiệu đo lường, phát phát, máy thu, ...
- Xác định tần số cộng hưởng của mạch dao động.

- Xác định dải thông của bộ lọc, mạng 2 cực,...
- Kiểm tra độ lệch tần số của các thiết bị đang hoạt động,..
- ...

Ngoài các tham số ω , f , T , λ , góc pha cũng là tham số cơ bản của tín hiệu, nó gắn liền với dao động điều hòa: $\psi(t) = \omega t + \varphi_0$, trong đó φ_0 là pha ban đầu tại thời điểm $t=0$. Thực tế góc pha của tín hiệu biến thiên theo thời gian và pha ban đầu cũng thay đổi khi thay đổi gốc thời gian, do đó phép đo pha thường được thực hiện là phép đo góc lệch pha của 2 tín hiệu cùng tần số.

Giả sử: $u_1(t) = U_{m1} \sin(\omega_1 t + \varphi_1)$

$$u_2(t) = U_{m2} \sin(\omega_2 t + \varphi_2)$$

Góc lệch pha giữa u_2 và u_1 là $\Delta\varphi = \psi_2 - \psi_1 = (\omega_2 - \omega_1)t + \varphi_2 - \varphi_1$

Nếu $\omega_2 = \omega_1$ thì $\Delta\varphi = \varphi_2 - \varphi_1 = \text{const.}$

Với tín hiệu tuần hoàn dạng bất kỳ, thì phép đo tần số là phép đo tần số của thành phần sóng hai bậc nhất (thành phần tần số cơ bản) của tín hiệu và phép đo góc lệch pha cũng là góc lệch pha của các thành phần hài bậc nhất, nhưng phổ biến là phép đo chu kỳ và độ lệch thời gian.

6.1. ĐO TẦN SỐ

Các phương pháp đo tần số thông dụng trong kỹ thuật điện tử là:

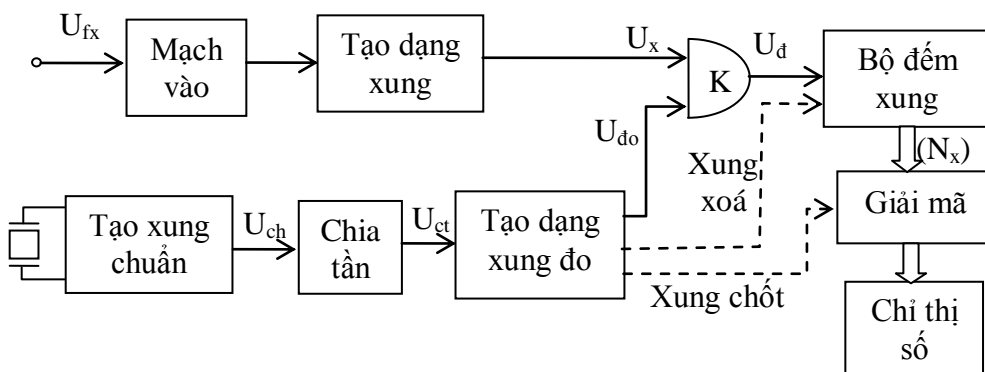
- Phương pháp so sánh: Dùng ô-xi-lô, Phương pháp đếm xung.
- Phương pháp dùng mạch điện có tham số phụ thuộc tần số: Mạch cầu cân bằng, Mạch cộng hưởng.
- Phương pháp đo tần số bằng phương pháp phóng nạp điện cho tụ.

6.1.1. Đo tần số bằng phương pháp đếm xung

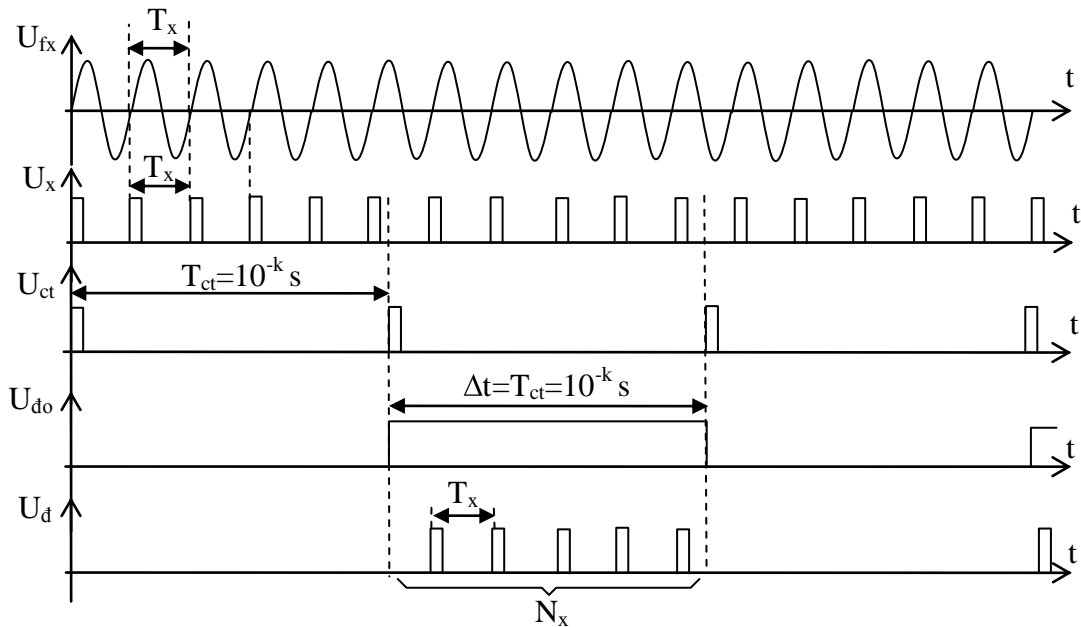
Đặt vấn đề : Một phương pháp khác để đo tần số là phương pháp đếm xung dựa trên cơ sở các bộ đếm xung. Giả sử nếu đưa 1 sóng xung tới đầu vào của một bộ đếm xung trong một chu kỳ đúng bằng 1s thì bộ đếm sẽ chỉ thị tần số của dạng xung. Phương pháp này hiện được sử dụng rất phổ biến để đo tần số. Tần số mét cấu tạo theo phương pháp này còn được gọi là máy đếm tần (frequency counter). Sử dụng thiết bị này để đo tần số rất thuận tiện, nhanh chóng, độ chính xác cao, độ nhạy lớn, tốc độ đo lớn, tự động hoàn toàn quá trình đo, kết quả đo hiển thị dưới dạng số...

a. Máy đếm tần theo phương pháp xác định nhiều chu kỳ

Nguyên lý chung của Máy đếm tần theo phương pháp xác định nhiều chu kỳ là thực hiện quá trình đếm xung có chu kỳ bằng chu kỳ của tín hiệu cần đo tần số trong một đơn vị thời gian. Sơ đồ khối rút gọn của máy đếm tần này như Hình 6.1.



Hình 6.1 - Sơ đồ khối của máy đếm tần theo phương pháp xác định nhiều chu kỳ



Hình 6.2 – Giải đồ thời gian minh họa hoạt động của máy đếm tần
Tín hiệu cần đo tần số U_{fx} được đưa vào Mạch vào.

- **Mạch vào** : Có trở kháng lớn để không ảnh hưởng đến mạch ra của nguồn tín hiệu và có khuếch đại dải rộng để tăng dải tần công tác của máy đếm tần, và có mạch phân áp để tạo ra tín hiệu phù hợp đưa vào mạch tạo xung (thông thường là tín hiệu điều hoà có chu kỳ bằng chu kỳ tín hiệu cần đo T_x và có biên độ ổn định không phụ thuộc vào biên độ và tần số tín hiệu vào). ... hoặc biến đổi tín hiệu tuần hoàn dạng bất kỳ ở đầu vào thành hình sin hoặc xung chuẩn cùng chu kỳ với tín hiệu cần đo.

- **Mạch tạo dạng xung** : Có nhiệm vụ biến đổi tín hiệu điện áp điều hoà (hay tín hiệu xung chuẩn có chu kỳ) thành tín hiệu xung đếm đơn cực tính U_x (xung nhọn hoặc xung vuông) có chu kỳ bằng chu kỳ tín hiệu vào T_x và có biên độ, độ rộng xung, sườn xung phù hợp cho hoạt động của bộ đếm (ví dụ yêu cầu xung vào bộ đếm xung có mức TTL, CMOS...). Khối này thường được xây dựng dựa vào mạch Trigger Schmitt.

- **Bộ tạo xung chuẩn:** Tạo ra các xung vuông chuẩn, đơn cực tính có tần số chuẩn f_{ch} lớn với độ chính xác cao, nó thường dùng bộ tạo xung dùng thạch anh, bộ tổ hợp tần số...

- **Bộ chia tần:** chia tần xung chuẩn f_{ch} để được các tần số thích hợp để đưa vào khối tạo dạng đo, thông thường các tần số chia $f_{ct}=f_{ch}/n=10^k$ Hz ($k=0,1,-1,2, -2\dots$), ví dụ tần số 10kHz, 1kHz, 100Hz, 10Hz, 1Hz, 0.1 Hz,... tương ứng với các tần số này là các chu kỳ chuẩn: 0,1ms; 1ms; 10ms, 100ms, 1s, 10s, ...

- **Khối tạo dạng đo:** Tạo xung điều khiển quá trình đo cụ thể là tạo xung vuông gốc thời gian để điều khiển khóa K có độ rộng $\Delta t=1/f_{ct}=10^{-k}$ s - đây là khoảng thời gian xung đếm U_x qua khóa K kích thích cho Bộ đếm. Khối này còn tạo ra xung xóa bộ đếm trước khi bắt đầu quá trình đếm, và xung chốt để chốt giữ liệu vào mạch giải mã ngay sau khi kết thúc quá trình đếm để giữ lại kết quả cho đến khi có kết quả đo mới của lần đo tiếp theo.

Nguyên lý hoạt động của máy đếm tần này còn được minh họa qua giản đồ thời gian dưới Hình 6.2.

Trong thời gian có xung đo U_{do} , khóa K sẽ được mở, khi đó chuỗi xung đếm chu kỳ T_x qua khóa để kích thích cho bộ đếm, giả sử trong khoảng thời gian gốc thời gian Δt này số xung đếm được là N_x :

$$\Delta t = T_x N_x$$
$$\Rightarrow f_x = \frac{N_x}{\Delta t} = N_x \cdot \frac{n}{f_{ch}} = N_x \cdot 10^k \text{ [Hz]}$$

Như vậy số xung đếm được N_x tỉ lệ với tần số tín hiệu vào, số xung này được đưa qua bộ giải mã và kết quả là tần số cần đo f_x được hiện thị dưới dạng số thập phân bằng cơ cấu chỉ thị số sử dụng LED7 đoạn hay LCD.

Phương pháp trên có độ chính xác khá cao, tiệm cận được tới độ chính xác của tần số chuẩn f_{ch} và thường dùng để chế tạo tần số mét cao tần.

Các nguyên nhân gây sai số và cách khắc phục.

Có các nguyên nhân gây sai số chủ yếu của máy đếm tần như sau:

+ Sai số của xung chuẩn $\left| \frac{\Delta f}{f_{ch}} \right|$.

Khắc phục: Sử dụng bộ tạo dao động có độ ổn định cao như dùng bộ tạo dao động thạch anh, thường xuyên kiểm chuẩn, hiệu chỉnh thiết bị.

+ Sai số do độ trễ của các mạch Tạo dạng xung, Khối tạo xung đo, Khóa K, ngoài ra còn do nhiều xung tác động nên tại thời điểm mà các khối mạch này chuyển trạng thái sẽ bị xô dịch thời điểm của điện áp tín hiệu khi vượt qua mức không, do đó độ dài của xung được tạo ra sẽ khác với yêu cầu nên gây ra sai số trong quá trình đếm xung.

Khắc phục : Chồng nhiễu, bọc kim tạo lồng Faraday để tránh tác động của điện từ trường ngoài...

+ Sai số do sự không đồng bộ giữa xung mở cổng và chuỗi xung đếm trong khoảng thời gian bằng độ rộng xung cửa có thể làm cho số lượng xung đếm được lớn hơn hay bé hơn 1 xung đếm so với giá trị thực, phụ thuộc vào thời điểm đóng mở cổng, sai số của Δt là $\pm T_x$. Sai số này còn được gọi là sai số ± 1 xung, sai số này còn gọi là sai số lượng tử, sai số này càng có ảnh hưởng lớn khi tần số đo càng thấp, nghĩa là số lượng xung đếm N_x giảm do đó sai số tương đối $\left| \frac{\pm 1}{N_x} \right|$ tăng, Khi đo tần số cao N_x tăng do đó sai

số tương đối $\left| \frac{\pm 1}{N_x} \right|$ giảm, đây là loại sai số này đặc biệt riêng cho thiết bị đo số.

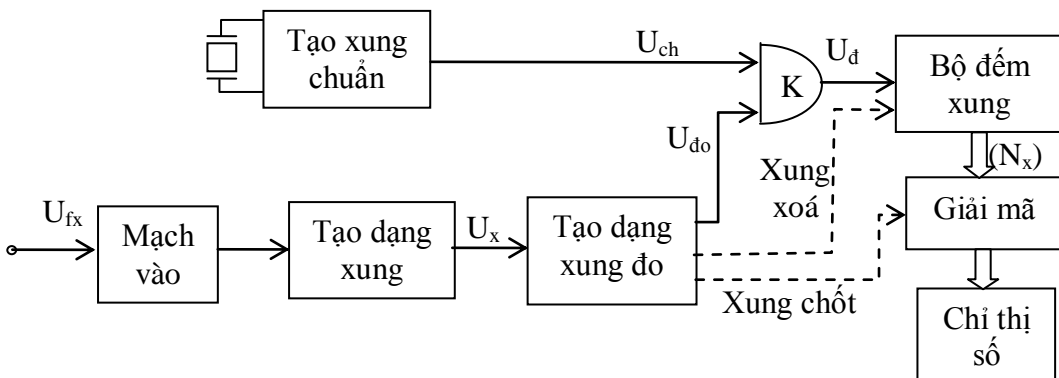
Sai số này là sai số do phương pháp đo và phương pháp số hoá gây ra có tính chất ngẫu nhiên, ta không thể loại bỏ hoàn toàn mà chỉ có khả năng nghiên cứu làm giảm tối thiểu nó.

Khắc phục sai số lượng tử:

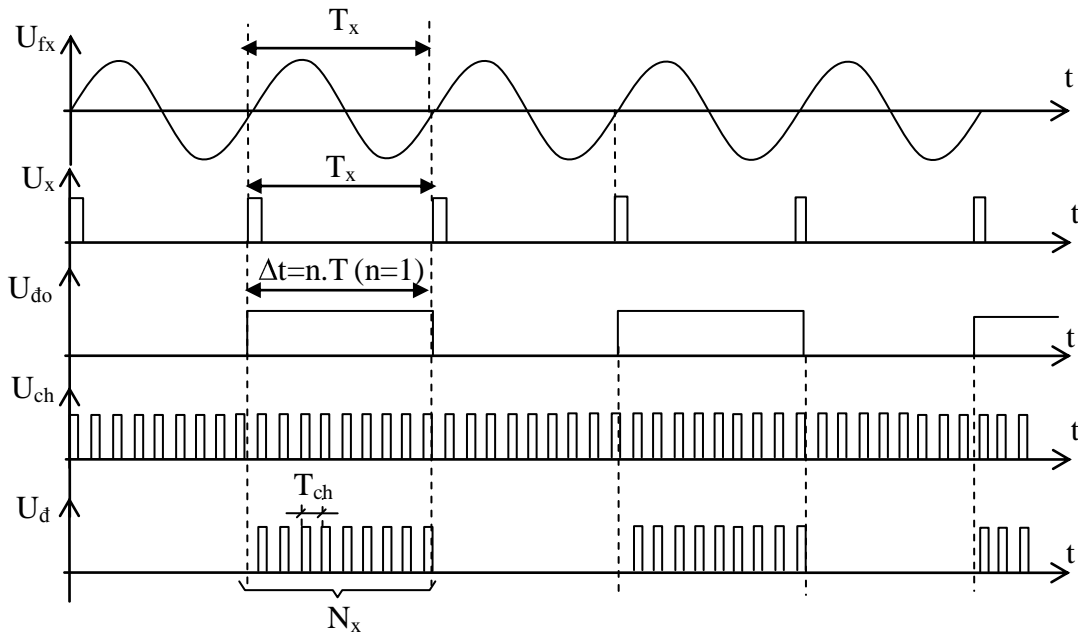
- Tăng thời gian đo Δt để tăng N_x nhưng khi đo ở tần số thấp thì thời gian đo sẽ kéo dài, do đó ở tần số thấp chủ yếu dùng phương pháp đo xác định một chu kỳ như trình bày ở phần sau.

b. Máy đếm tần theo phương pháp xác định một chu kỳ

Nguyên lý chung của máy đếm tần theo phương pháp xác định một chu kỳ (phương pháp xác định theo chu kỳ) là thực hiện đếm số xung chuẩn tần số xác định f_{ch} trong khoảng thời gian tỉ lệ với chu kỳ T_x của tín hiệu cần đo. Sơ đồ khối rút gọn của máy đếm tần này như Hình 6.3.



Hình 6.3 - Máy đếm tần theo phương pháp xác định một chu kỳ.



Hình 6.4 – Giản đồ thời gian minh họa hoạt động của máy đếm tần

Phương pháp xác định một chu kỳ ngược với cách đo tần số theo phương pháp xác định nhiều chu kỳ ở trên. Về nguyên tắc cấu tạo của các khối trong sơ đồ của máy đếm tần này cũng tương tự như ở máy đếm tần theo phương pháp xác định nhiều chu kỳ. Khác nhau ở đây là xung đếm là dãy xung chuẩn T_{ch} . Thời gian đo Δt thường lấy bằng $n.T_x$. Nguyên lý hoạt động của máy đếm tần theo phương pháp đo này được minh họa rõ hơn qua giản đồ thời gian sau ở Hình 6.4.

Tín hiệu U_{fx} đưa qua Mạch vào tới Bộ tạo dạng xung để tạo ra xung nhọn có chu kỳ T_x . Xung này sẽ điều khiển Bộ tạo dạng xung đo để tạo ra xung đo điều khiển đóng mở khóa K có độ rộng $\Delta t = n.T_x$ (ví dụ $n = 1$)

Trong thời gian có xung đo Δt , xung đếm chuẩn U_{ch} qua khoá kích thích cho bộ đếm xung. Giả sử đếm được N_x xung thì số xung N_x này sẽ được đưa qua mạch giải mã và chỉ thị để đạt được kết

quả là chu kỳ cần đo hoặc tần số cần đo (nếu máy đếm tần có sử dụng Vi xử lý).

Ta có:

$$\Delta t = n.T_x = T_{ch} N_x, \text{ với } T_{ch} \text{ là chu kỳ xung đếm chuẩn}$$

$$\Rightarrow T_x = \frac{T_{ch}}{n} N_x$$

Nếu chọn $\frac{T_{ch}}{n} = 10^{-k} s$ với $k = 0, 1, 2, \dots \Rightarrow T_x = 10^{-k} \cdot N_x$ []

Hoặc : $f_x = \frac{n}{N_x} f_{ch}$, việc giải mã kết quả là tần số cần đo là khá phức tạp do đó sử dụng các bộ vi xử lý hay vi điều khiển nếu muốn hiển thị kết quả là tần số cần đo.

Đánh giá sai số: Có các nguyên nhân gây sai số chủ yếu của máy đếm tần này như sau:

+ *Sai số của xung đếm.* Sai số của nguồn tín hiệu tần số chuẩn $\left| \frac{\Delta f}{f_{ch}} \right|$.

+ *Sai số do độ trễ của các mạch tạo dạng xung, mạch tạo xung đo, khóa.*

+ *Sai số lượng tử* $\left| \frac{\pm 1}{N_x} \right|$. Sai số do sự không đồng bộ của xung cửa và xung đếm. Trong khoảng thời gian bằng độ rộng xung cửa có thể làm cho số lượng xung đếm được lớn hơn hay bé hơn 1 xung đếm so với trị số trước, nó tùy thuộc vào thời điểm đóng mở cửa xung. Sai số này bằng: $\Delta t = \pm T_{ch}$

Để giảm sai số lượng tử có thể tăng thời gian đo $n.T_x$.

Một phương pháp khắc phục sai số lượng tử là tăng tần số f_{ch} nhưng lại bị hạn chế bởi giới hạn tần số cao của mạch khóa, mạch

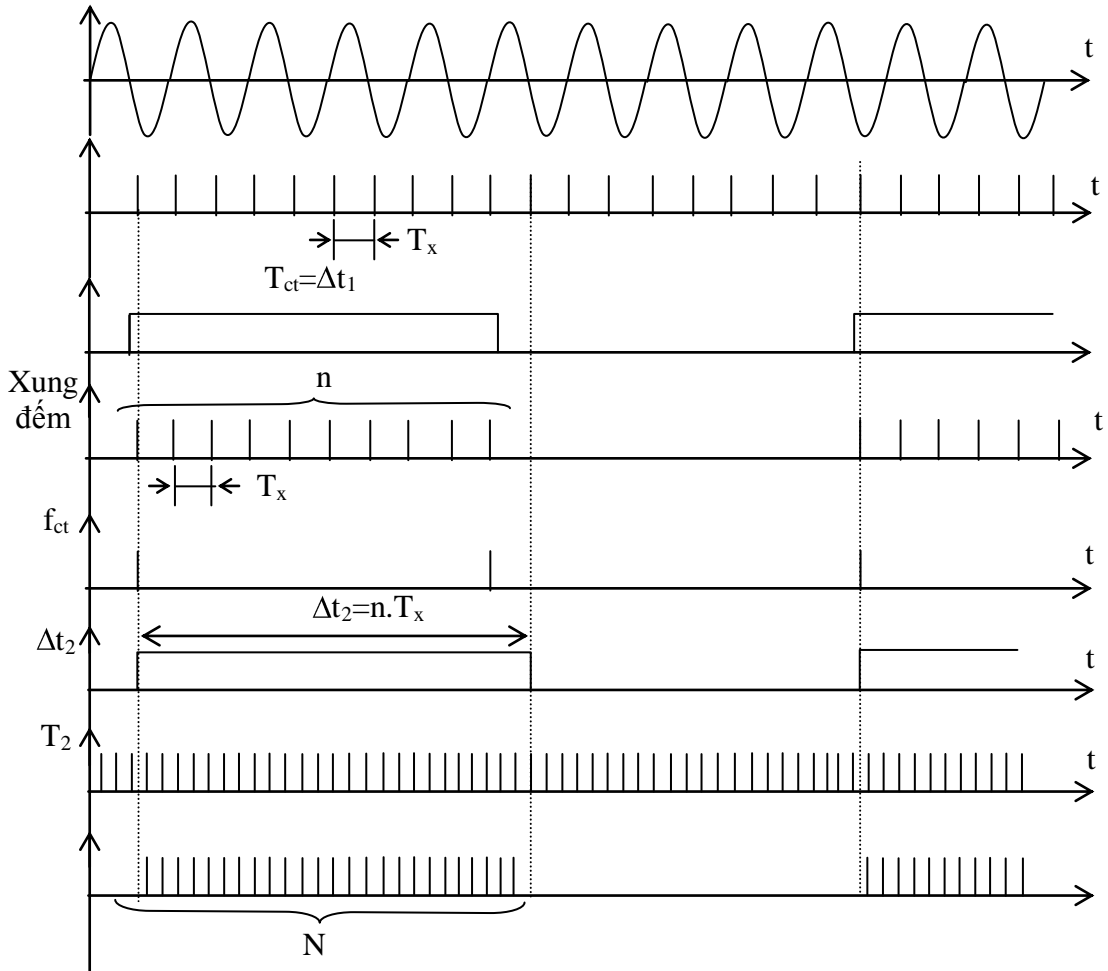
đếm. Để mở rộng phạm vi đo tần số người ta sử dụng các bộ chia tần của tín hiệu cần đo và tăng thời gian xung mở công.

Để thực hiện được các phương pháp hay sử dụng để giảm nhỏ sai số ± 1 hay nâng cao độ chính xác là sử dụng máy đếm tần *cài đặt vi xử lý* và *sử dụng phương pháp đếm nội suy*, sẽ được xét trong phần sau.

c. Máy đếm tần cài đặt vi xử lý (Microprocessor).

Trong nhiều thiết bị đo số có sử dụng Vi xử lý để nâng cao tốc độ, độ chính xác cũng như tăng sự linh hoạt, mềm dẻo của thiết bị đo... Nguyên lý máy đếm tần có cài đặt Vi xử lý có thể được thực hiện như sau, minh họa bằng giản đồ thời gian như Hình 6.5.

Tín hiệu cần đo tần số f_x được biến đổi thành chuỗi xung nhọn có chu kỳ T_x .



Hình 6.5 – Giản đồ thời gian minh hoạt động của máy đếm tần cài đặt Vi xử lý

Tín hiệu điều khiển công thứ nhất Δt_1 được tạo ra từ phần tạo xung điều khiển khóa, trong khoảng thời gian này đếm được n xung T_x và ghi giữ giá trị này trong bộ nhớ. Như vậy $f'_x = n/\Delta t_1 \neq f_x$ cần đo, do có sai số ± 1 .

Cùng đồng thời tiến hành với quá trình trên, 1 xung điều khiển công thứ 2 được tạo ra nhưng sườn trước của xung này trùng với xung đếm thứ nhất trong thời gian Δt_1 và sườn sau của nó trùng đúng với xung T_x đầu tiên xuất hiện ngay sau sườn sau của xung

điều khiển Δt_1 . Độ rộng của xung điều khiển thứ 2 này là $\Delta t_2 = n \cdot T_X$, xung này điều khiển mở khóa để xung đếm có chu kỳ chuẩn T_{ch} qua cổng kích thích cho bộ đếm thứ 2, kết quả là trong thời gian Δt_2 đếm được N xung T_{ch} , giá trị này cũng được ghi giữ lại trong bộ nhớ.

Như vậy:
$$N = \frac{\Delta t_2}{T_{ch}} = \frac{n \cdot T_x}{T_{ch}} = \frac{n \cdot f_{ch}}{f_x} \quad \text{do đó} \quad f_x = \frac{n}{N} \cdot f_{ch}$$

Thực tế cũng còn sai số ± 1 khi đo khoảng thời gian $n \cdot T_X$ bằng chu kỳ xung chuẩn T_{ch} , và sai số tuyệt đối ± 1 trong trường hợp này là: $\Delta_2 = \pm T_{ch}$, sai số tương đối là: $\delta t_2 = \frac{T_{ch}}{\Delta t_2} = \frac{T_{ch}}{n \cdot T_x} = \frac{f_x}{n} \cdot T_{ch}$.

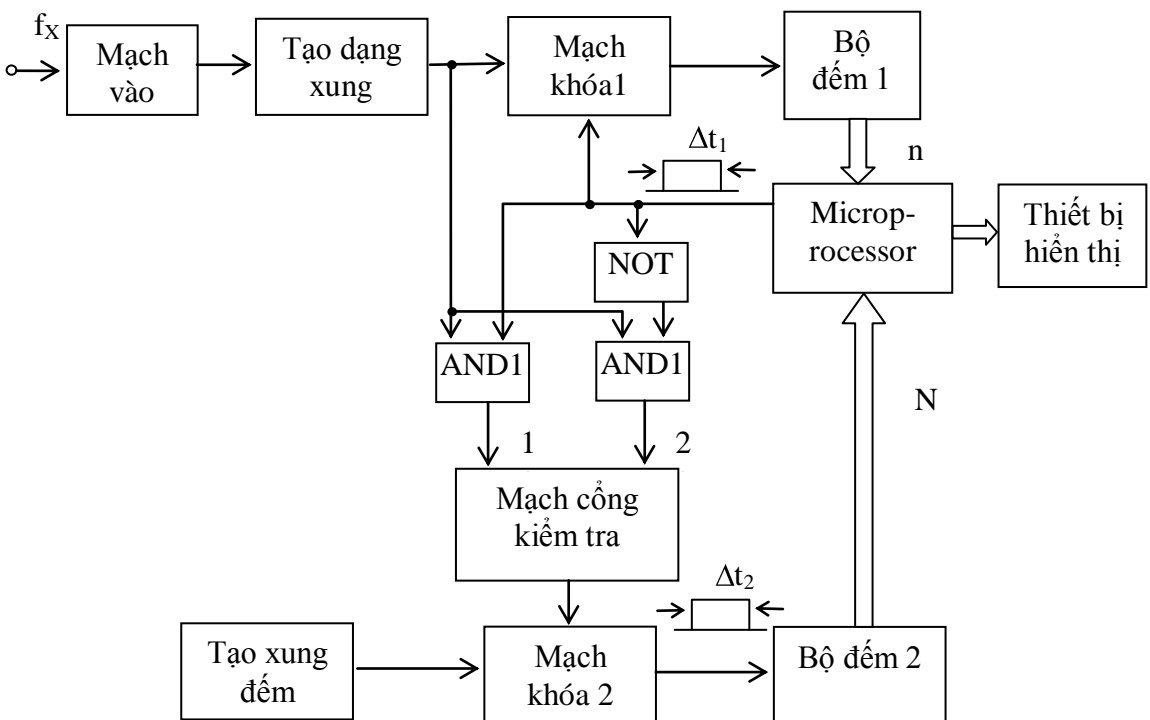
Theo nguyên tắc tính sai số trong trường hợp đo gián tiếp, sai số đo f_x là:

$$\delta_f = \delta t_2 \approx \frac{1}{f_{ch} \cdot \Delta t_1},$$

sai số này chỉ phụ thuộc vào sai số của f_{ch} và

Δt_1 và độc lập với tần số của tín hiệu cần đo f_x , nó cũng là hằng số trên toàn bộ các thang đo tần số. Trên cơ sở nguyên lý đo như trên sơ đồ khối của máy đếm tần có cài đặt vi xử lý như Hình 6.6.

Sơ đồ khối của máy đếm tần có cài đặt vi xử lý



Hình 6.6 - Sơ đồ máy đếm tần có cài đặt vi xử lý.

Tín hiệu cần đo tần số f_x được đưa qua các mạch vào và tạo dạng xung để tại ra dãy xung nhọn đưa vào mạch cổng 1. Xung điều khiển cổng Δt_1 ($=1s$) được đưa ra từ Vi xử lý để điều khiển mở cổng 1 cho xung đếm T_x kích thích cho bộ đếm 1, kết quả đếm được n xung và giá trị n này được ghi giữ lại trong bộ nhớ.

Mạch cổng kiểm tra tạo ra xung điều khiển cổng Δt_2 , xung này xuất hiện khi có xung nhọn đầu tiên vào chân 1 và kết thúc xung khi có xung nhọn đầu tiên xuất hiện ở chân 2. Xung này điều khiển mở cổng 2 cho xung đếm chuẩn T_C được tạo ra từ bộ tạo xung đếm qua cổng kích thích cho bộ đếm 2, kết quả đếm được N xung, giá trị này cũng được lưu vào bộ nhớ.

Vi xử lý thực hiện phép tính $f_x = \frac{n}{N} \cdot f_{ch}$, kết quả được hiện thị số trên màn hình hiển thị sử dụng màn tinh thể lỏng LCD hay LED 7 đoạn...

Ngoài ra Vi xử lý còn cho phép tự động chọn thang đo, định vị trí dấu phẩy, đơn vị đo... hay mở rộng phạm vi đo, chức năng đo lường của thiết bị (chu kỳ, tần số, khoảng thời gian ...).

6.1.2. Đo tần số bằng phương pháp dùng mạch cộng hưởng

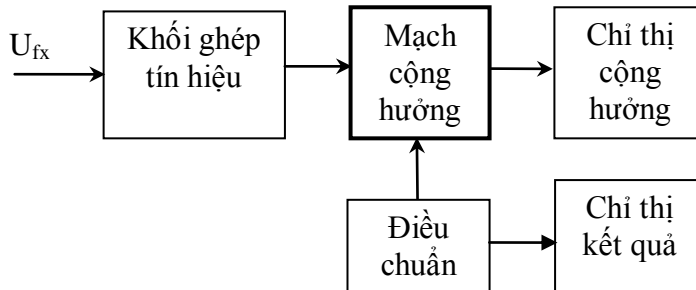
Phương pháp này chủ yếu dùng để đo tần số cao và siêu cao.

Nguyên tắc chung: dựa vào nguyên lý chọn lọc tần số của mạch cộng hưởng. Sơ đồ nguyên lý đo của phương pháp này như Hình 6.7. Khối cơ bản của tần số mét theo phương pháp này là *Mạch cộng hưởng*. Mạch này được kích thích bằng nguồn tín hiệu cần đo tần số cần đo thông qua *Khối ghép tín hiệu*. Việc điều chỉnh để thiết lập trạng thái cộng hưởng nhờ dùng *Khối điều chuẩn*. Hiện tượng cộng hưởng được phát hiện bằng *Khối chỉ thị cộng hưởng*.

Khối này thường dùng Vân mét tách sóng đỉnh. Thang đo tần số có thể được khắc độ trên thang chia độ của *khối điều chuẩn*.

Tùy theo dải tần số mà cấu tạo của mạch cộng hưởng khác nhau. Có 3 loại mạch cộng hưởng:

- Mạch cộng hưởng có L, C tập trung.
- Mạch cộng hưởng có L, C phân bố.
- Mạch cộng hưởng có L phân bố, C tập trung.



Hình 6.7 – Sơ đồ nguyên lý phương pháp đo tần số dùng mạch cộng hưởng

a. Tần số mét cộng hưởng có tham số tập trung

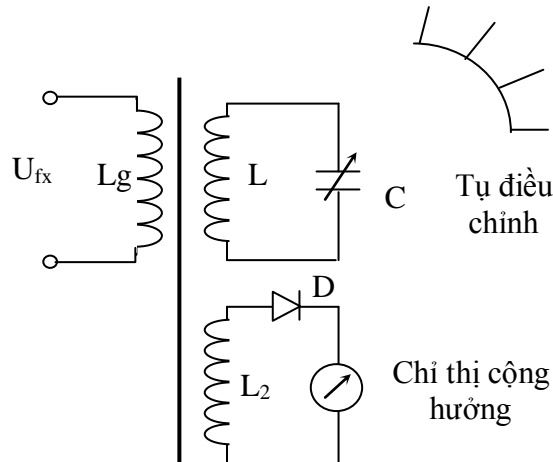
Sử dụng mạch cộng hưởng L-C, trong đó C và L đều là các linh kiện có thông số tập trung. Bộ phận điều chỉnh cộng hưởng chính là tụ biến đổi C có thang khắc độ theo đơn vị tần số.

Tín hiệu cần đo tần số U_{fx} được ghép vào mạch cộng hưởng thông qua cuộn ghép L_g . Mạch chỉ thị cộng hưởng là mạch ghép hở cảm giữa cuộn dây L_2 và L và sử dụng mạch tách sóng bằng Điốt kết hợp với Vân mét một chiều dùng CCD từ điện để xác định biên độ điện áp trên cuộn L_2 .

Khi đo ta đưa U_{fx} vào và điều chỉnh tụ C để mạch cộng hưởng. Khi đó cơ cấu đo sẽ chỉ thị cực đại.

$$f_x = \frac{1}{2\pi\sqrt{LC}}$$

Tần số mét loại này thường dùng trong dải sóng: 10 kHz ÷ 500 MHz, sai số khoảng từ 0,25% đến 3%.



Hình 6.8 – Tần mét sử dụng mạch cộng hưởng có tham số tập trung

b. Tần số mét cộng hưởng có tham số phân bố dùng ống dẫn sóng

Mạch cộng hưởng là một đoạn ống dẫn sóng, có thể là loại ống dẫn sóng chữ nhật hay ống dẫn sóng tròn, một đầu được ngắn mạch, đầu kia được ngắn mạch bởi Piston P có thể điều chỉnh dọc theo ống bởi hệ thống ròng rọc xoắn ốc được khắc độ đo tần số. Cơ cấu như vậy tạo ra hốc cộng hưởng. Tín hiệu siêu cao tần cần đo bước sóng được ghép vào hốc cộng hưởng thông qua vòng ghép V_g . Còn vòng ghép V_d ghép tín hiệu ra mạch chỉ thị cộng hưởng sử dụng Vôn mét tách sóng sử dụng CCD từ điện. Vị trí các vòng ghép ở gần vị trí nốt tắt cố định để sao cho các vị trí này gần với vị trí bụng sóng trong quá trình điều chỉnh.

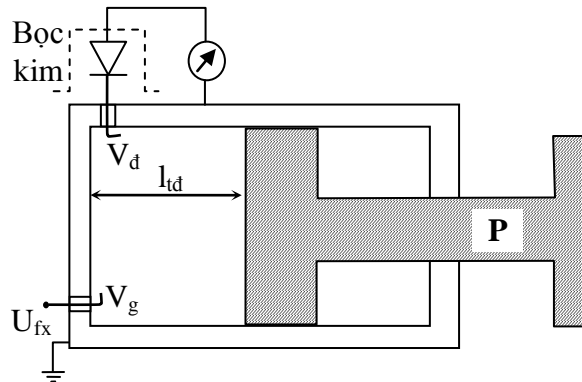
Điều chỉnh Piston để CCD chỉ thị cực đại, như vậy sẽ nhận được nhiều vị trí khác nhau của Piston mà khi đó tại V_g có cộng hưởng, tại vị trí của V_g là bụng sóng. Khi dịch chuyển Piston với độ dịch chuyển bằng bội số nguyên lần $\lambda/2$ sẽ đạt các điểm cộng hưởng liên tiếp. Có thể xác định bước sóng bằng xác định độ dịch chuyển của Piston tại 2 điểm cộng hưởng lân cận:

$$l_{i+1} - l_i = \lambda/2$$

Như vậy có thể khắc độ thang đo bước sóng hoặc tần số trực tiếp trên hệ thống điều chỉnh của Piston.

Tần số mét với hốc cộng hưởng nay thích hợp với dải sóng nhỏ hơn 3cm.

Do có hệ số phẩm chất cao (khoảng 30000) nên sai số của nó nhỏ khoảng (0,01 ÷ 0,05)%.



Hình 6.9 – Tần mét cộng hưởng dùng ống dẫn sóng

6.2. ĐO GÓC LỆCH PHA

6.2.1. Khái quát các phương pháp đo góc lệch pha

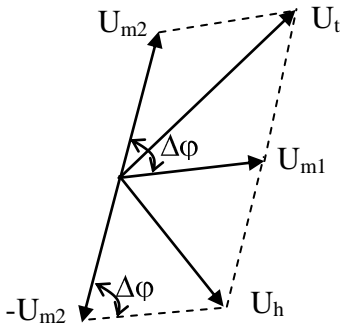
Các phương pháp cơ bản được sử dụng để đo góc lệch pha giữa 2 tín hiệu cùng tần số: Phương pháp đo dựa vào đồ thị dạng sóng của tín hiệu, Phương pháp biến đổi góc lệch pha thành điện áp, Phương pháp biến đổi góc lệch pha thành khoảng thời gian.

a. Phương pháp đo dựa vào đồ thị dạng sóng của tín hiệu

Phương pháp này thường sử dụng ô-xi-lô để quan sát đồng thời 2 tín hiệu và dựa vào dạng sóng này để xác định góc lệch pha của chúng, hoặc sử dụng chế độ quét lissajous, dựa vào dạng dao động đồ lissajous để xác định góc lệch pha. Các cách đo này đã được trình bày trong chương 4.

b. Phương pháp biến đổi góc lệch pha thành điện áp

Giả sử cần đo góc lệch pha của 2 tín hiệu u_1 và u_2 .



$$u_1(t) = U_{m1} \sin(\omega t + \varphi_1)$$

$$u_2(t) = U_{m2} \sin(\omega t + \varphi_2)$$

Góc lệch pha giữa u_2 và u_1 là: $\Delta\varphi = \varphi_2 - \varphi_1$

Xét điện áp tổng $u_t = u_1 + u_2$ và điện áp hiệu $u_h = u_1 - u_2$.

Tổng hợp bằng giản đồ Vector ta có biểu thức tính biên độ của điện áp tổng và hiệu như sau:

$$U_t^2 = U_{m1}^2 + U_{m2}^2 + 2U_{m1}U_{m2} \cos\Delta\varphi$$

$$U_h^2 = U_{m1}^2 + U_{m2}^2 - 2U_{m1}U_{m2} \cos\Delta\varphi$$

Chọn $U_{m1} = U_{m2} = U_m$ ta có: $\text{tg} \frac{\Delta\varphi}{2} = \frac{U_h}{U_t}$

$$\Delta\varphi = 2 \cdot \text{arctg} \frac{U_h}{U_t}$$

Như vậy nếu đo được biên độ của điện áp tổng và điện áp hiệu là U_t và U_h thì sẽ xác định được độ lớn góc lệch pha giữa 2 điện áp $\Delta\varphi$.

c. Phương pháp biến đổi góc lệch pha thành khoảng thời gian

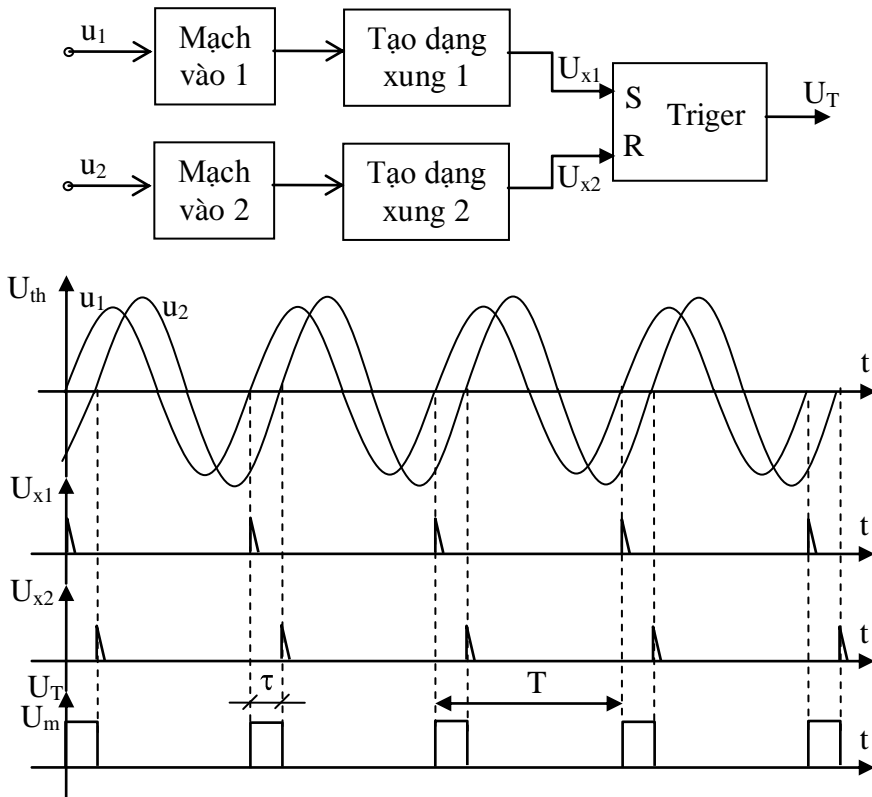
Nguyên lí chung:

Biến đổi các điện áp u_1 và u_2 có dạng hình sin thành các xung nhọn đơn cực tính tương ứng U_{x1} và U_{x2} với các thời điểm mà điện

áp biến đổi qua giá trị 0 với giá trị đạo hàm cùng dấu, nhờ mạch tạo dạng xung.

Xác định khoảng thời gian giữa 2 xung gần nhau của 2 điện áp xung, khoảng thời gian này tỉ lệ với góc lệch pha của chúng:

$$\Delta\varphi = 2\pi \frac{\tau}{T} \text{ (rad) hay } \Delta\varphi = 360^\circ \frac{\tau}{T}$$



Hình 6.10 – Sơ đồ và giản đồ thời gian minh họa phương pháp biến đổi góc lệch pha thành khoảng thời gian

Để việc xác định tỉ số $\frac{\tau}{T}$ thuận lợi, đưa xung U_{x1} , U_{x2} vào các đầu vào thiết lập S và xóa R của Triger để tạo ra xung vuông U_T có độ rộng xung τ , chu kỳ $T=T_1=T_2$, biên độ $U_m=const$. Dựa vào xung U_T có thể dùng phương pháp tương tự hoặc phương pháp số để đo tỉ số đó.

+ Phương pháp tương tự:

Sử dụng Vôn mét trung bình để đo trị số điện áp trung bình của U_T , khi đó:

$$\begin{aligned}\bar{U}_T &= \frac{\tau}{T} U_m \\ \Rightarrow \Delta\varphi &= 360^\circ \frac{\bar{U}_T}{U_m}\end{aligned}$$

Như vậy có thể khắc độ thang đo góc lệch pha trên thang đo của Vôn mét trung bình.

+ Phương pháp số: Đo $\frac{\tau}{T}$ bằng phương pháp đếm xung, nguyên lý đo này thường được sử dụng cho Pha mét số.

6.2.2. Pha mét số

Pha mét số thường được thiết kế theo phương pháp biến đổi góc lệch pha thành khoảng thời gian, và các khoảng thời gian này được đo bằng phương pháp đếm xung. Sơ đồ khối rút gọn của Pha mét số theo nguyên lý này như Hình 6.11. Chức năng chính của các khối trong sơ đồ như sau:

+ Mạch vào: thực hiện tiền xử lý tín hiệu vào, lọc nhiễu, phân áp, tiền khuếch đại,..

+ Tạo dạng xung: biến đổi tín hiệu vào tạo ra các xung nhọn đơn cực tính U_{x1} , U_{x2} tại các thời điểm mà điện áp biến đổi qua giá trị 0 với giá trị đạo hàm cùng dấu, chu kỳ xung $T=T_1=T_2$ - chu kỳ tín hiệu vào.

+ Trigger: tạo ra xung vuông có độ rộng và chu kỳ T chính là nhờ U_{x1} , U_{x2} (U_{x1} được đưa vào đầu thiết lập S của Trigger, U_{x2} được đưa vào đầu xoá R của Trigger).

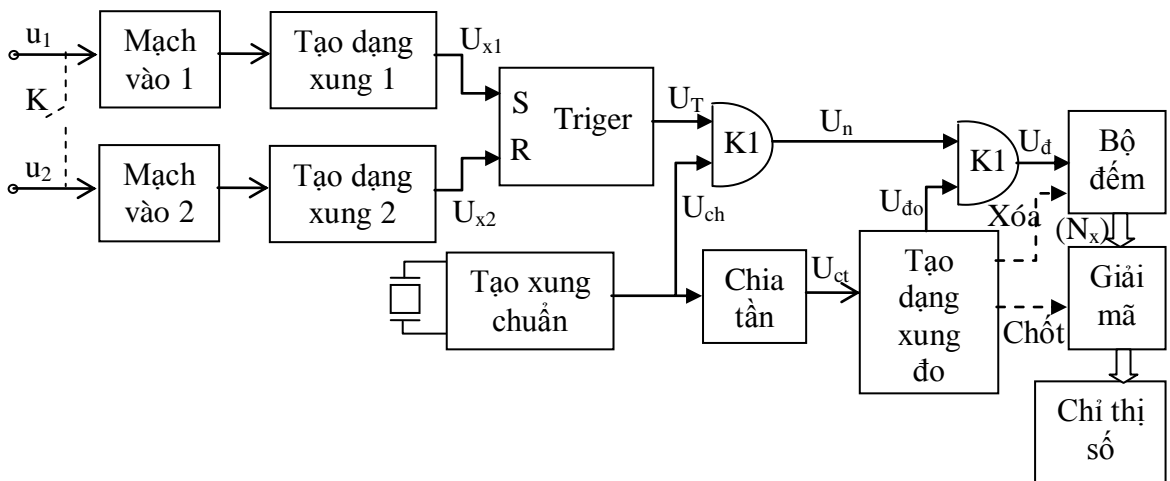
+ Tạo xung chuẩn: Tạo xung dùng thạch anh, tạo xung vuông có tần số lớn, độ chính xác cao, chu kỳ là T_{ch}

+ Tạo dạng xung đo: Tạo xung đo có độ rộng $T_{đo}$ điều khiển đóng mở khóa K2, và tạo ra xung xóa bộ đếm, xung chốt mạch giải mã.

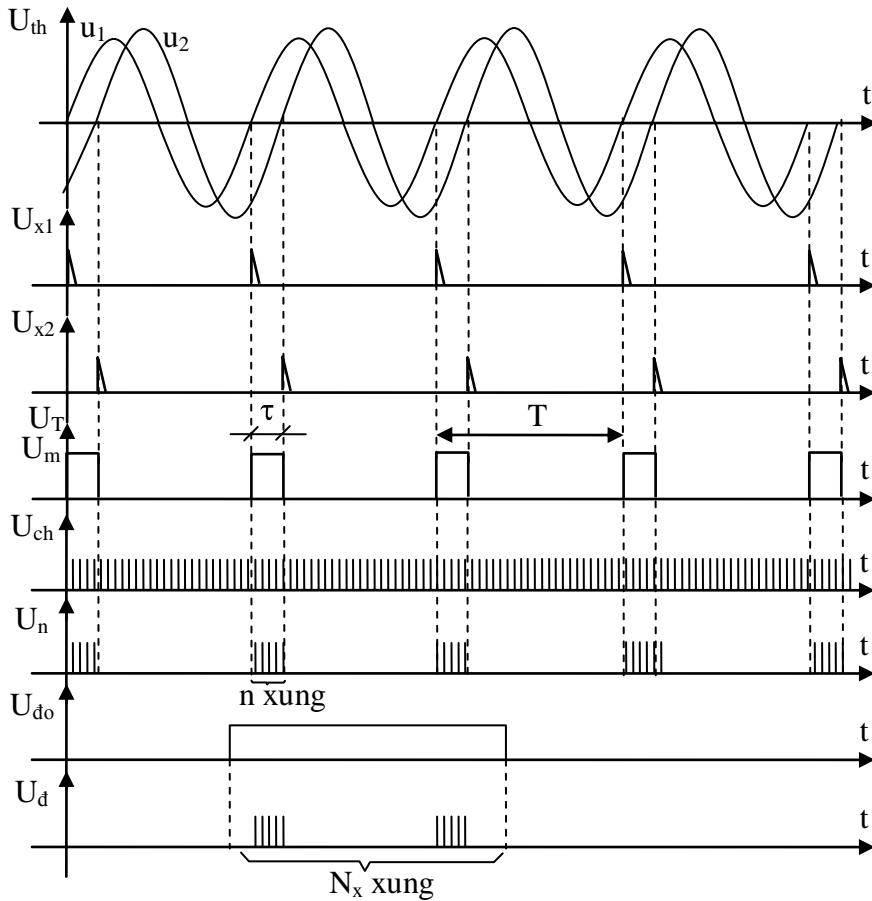
Giản đồ thời gian minh họa hoạt động của nó như Hình 6.12.

Xung U_T từ Trigger sẽ điều khiển đóng mở Khóa 1. Mỗi khi có xung, xung đếm U_{ch} từ bộ tạo xung chuẩn sẽ được đưa qua Khóa 1 và đầu ra của khóa 1 là xung U_n - là 1 chuỗi gồm nhiều nhóm xung chuẩn và được đưa vào Khóa 2.

Xung đo U_d điều khiển đóng mở Khóa 2 trong thời gian có xung đo $T_{đo}$.



Hình 6.11 – Pha mét số



Hình 6.12 – Giải đồ thời gian minh họa hoạt động của Pha mét số

Giả sử có h nhóm xung được đưa qua Khoá 2 vào kích thích cho bộ đếm xung, tổng số xung đếm được là N_x , số xung N_x này được đưa qua mạch giải mã và mạch chỉ thị để hiển thị kết quả là góc lệch pha cần đo.

Ta có góc lệch pha giữa 2 tín hiệu $u_1(t)$ và $u_2(t)$ là:

$$\Delta\varphi = 360^\circ \frac{\tau}{T}$$

(n là số xung của 1 nhóm xung, T_{ch} là chu kỳ xung chuẩn).

$$\Rightarrow \tau = nT_{ch} \text{ và } T = T_{do}/h \text{ với } n = \frac{N_x}{h}$$

$$\Rightarrow \Delta\varphi = 360 \frac{T_{ch}}{T_{do}} \cdot N_x$$

Đánh giá sai số: Sai số của máy đo do các nguyên nhân sau:

- Do sai số của f_{ch} .

- Do sai số lượng tử : $\left| \frac{\pm 1}{h} \right|$ và $\pm \frac{1}{n}$

- Sai số do độ không đồng nhất của kênh 1, kênh 2 là

Khắc phục:

+ Đưa tín hiệu $u_1(t)$ hoặc $u_2(t)$ vào cả 2 kênh, giả sử Phamét chỉ thị giá trị là $\Delta\varphi_0$ thì kết quả đo được hiệu chỉnh lại như sau:

$$\Delta\varphi = \Delta\varphi_{đo} - \Delta\varphi_0$$

+ Quá trình hiệu chỉnh này có thể được thực hiện nhờ bộ đếm xung thuận nghịch.

CÂU HỎI ÔN TẬP

1. Nêu khái niệm tần số và tần số góc?
2. Nêu tên các nhóm phương pháp đo tần số?
3. Nêu một số ứng dụng của phép đo tần số?
4. Nêu tên 2 phương pháp đo tần số bằng các mạch điện có các thông số phụ thuộc tần số?
5. Kể tên 3 thiết bị đo tần số bằng phương pháp cộng hưởng?
6. Kể tên 2 phương pháp đo tần số bằng phương pháp số?
7. Vẽ sơ đồ khối, nêu chức năng các khối, giản đồ thời gian và nguyên lí làm việc, sai số của Tần số mét số theo phương pháp xác định nhiều chu kì.
8. Vẽ sơ đồ khối, nêu chức năng các khối, giản đồ thời gian và nguyên lí làm việc, sai số của Tần số mét số theo phương pháp xác định một chu kì.
9. Trình bày nguyên lí đo di pha bằng phương pháp đo khoảng thời gian?

Vẽ sơ đồ khối, nêu chức năng các khối, giản đồ thời gian và nguyên lí làm việc, sai số của pha mét số.

CHƯƠNG 7 – ĐO CÔNG SUẤT

7.1. KHÁI NIỆM VỀ ĐO CÔNG SUẤT

Công suất và năng lượng là các đại lượng cơ bản của phần lớn các đối tượng quá trình và hiện tượng vật lý. Vì vậy việc xác định công suất và năng lượng là một phép đo rất phổ biến. Trong giới hạn của bài giảng này chỉ tập chung vào đo công suất tác dụng của tín hiệu điện tử trên tải hay truyền qua vật dẫn.

7.1.1 Các thành phần công suất

Khái niệm: Công suất là năng lượng điện từ truyền giữa các hệ thống hay giữa các phần tử của hệ thống trong một đơn vị thời gian.

Công suất tác dụng là năng lượng điện từ trường tiêu thụ trên tải trong một đơn vị thời gian. Nếu tín hiệu trên tải là tuần hoàn với chu kỳ T, công suất tác dụng được xác định như sau:

$$P = \frac{1}{T} \int_0^{+T} p dt = \frac{1}{T} \int_0^{+T} u(t).i(t).dt = \frac{1}{n.T} \int_0^{+n.T} u(t).i(t).dt$$

Trong, công suất tức thời $p=u(t).i(t)$, với $u(t)$ và $i(t)$ là trị số tức thời của điện áp và dòng điện trên tải.

a. Tín hiệu một chiều

+ Công suất tác dụng một chiều trên tải thuần trở:

$$P=U.I=I^2.R=U^2/R$$

Trong đó U, I là điện áp và dòng điện một chiều trên tải R.

b. Tín hiệu xoay chiều điều hòa một pha

+ Công suất tác dụng:

$$P=U_{RMS}.I_{RMS}.COS\varphi$$

Trong đó U_{RMS} và I_{RMS} là trị số hiệu dụng, còn φ là góc lệch pha giữa điện áp và dòng điện. Trị số $\cos\varphi$ được gọi là hệ số công suất, biểu thị đặc tính của tải:

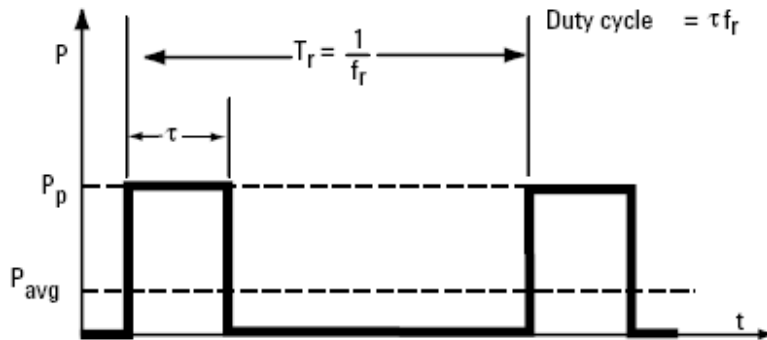
$$\cos\varphi = \frac{R_{td}}{Z_{td}}$$

$Z_{td} = \sqrt{R_{td}^2 + X_{td}^2}$ là trở kháng tương đương, R_{td} , X_{td} là điện trở và điện kháng của tải.

+ Công suất toàn phần: $S = U_{RMS} \cdot I_{RMS}$

+ Công suất phản kháng: $Q = U_{RMS} \cdot I_{RMS} \cdot \sin\varphi$

c. Tín hiệu xung



Khi mạch điện công tác ở chế độ xung, thì cần xác định trị số công suất xung. Trị số công suất xung là trị số công suất trung bình trong khoảng thời gian tồn tại τ của xung.

$$P_p = P_{xg} = \frac{1}{\tau} \int_0^{\tau} u \cdot i dt$$

Trị số công suất trung bình thì bằng trị trung bình trong khoảng chu kỳ lặp lại của xung:

$$P_{avg} = \frac{1}{T} \int_0^{\tau} u \cdot i dt$$

Quan hệ giữa P_p và P_{avg} là:

$$P_{avg} = P_p \frac{\tau}{T}$$

Trong đó: $\frac{\tau}{T}$ được gọi là hệ số tải, hay hệ số lấp đầy (*Duty Cycle*)

d. Công suất siêu cao tần

Trong dải siêu cao tần phép đo công suất được sử dụng chủ yếu để đánh giá năng lượng của tín hiệu. Trong đó công suất tác dụng chung bình được sử dụng phổ biến cho các tín hiệu RF và siêu cao tần, còn khái niệm công suất xung, công suất đường bao đỉnh được sử dụng hiệu quả hơn cho các dạng tín hiệu xung của các hệ thống Rada hay hệ thống định vị.

Trong kỹ thuật điện tử, thông tin, giới hạn lượng trình đo công suất khá rộng. Từ các thiết bị có công suất lớn như máy phát, đến các thiết bị có công suất nhỏ như máy thu, máy đo... . Các thiết bị này có công suất từ $10^{-6}W$ đến 10^7W , ở các chế độ công tác khác nhau, như chế độ công tác liên tục hay chế độ xung.

7.1.2. Đơn vị công suất

Về đơn vị đo công suất, đơn vị tuyệt đối là Oát (W); kể cả các đơn vị ước số và bội số của oát, từ micro oát (μW) tới mega oát (MW). Ngoài ra trong đo lường còn được dùng các đơn vị công suất tương đối như đêxiben oát, đêxiben mili oát... (dbW, dbm ...)

Đơn vị công suất tương đối:

$$dB = 10 \log_{10} \frac{P}{P_{ref}} = 10 \log_{10} \frac{P[W]}{1W}$$

Trong đó, P là trị số công suất tính bằng W; P_{ref} là trị số công suất ban đầu, và thường bằng 1W.

$$dBm = 10 \log_{10} \frac{P}{P_{ref}} = 10 \log_{10} \frac{P[mW]}{1mW}$$

Trong đó, P là trị số công suất tính bằng mW; P_{ref} là trị số công suất ban đầu, và thường bằng 1mW.

Với các đơn vị công suất tương đối này, cho ta khái niệm về so sánh các mức công suất ở các vị trí khác nhau một cách thuận tiện, nhất là trong kỹ thuật thông tin. Ví dụ nói dải công suất từ +63dB đến -153dB ngắn gọn hơn là nói dải công suất từ $2 \times 10^6 \text{W}$ đến $0,5 \times 10^{-15} \text{W}$.

7.1.3 Các nguyên lý đo công suất

Việc đo công suất trong kỹ thuật điện tử, ngoài điều phải thực hiện với một dải lượng trình đo lớn, ta còn phải thực hiện với một dải tần số đo rất rộng. Do đó có nhiều phương pháp đo khác nhau thích ứng với các trường hợp cụ thể để đạt được sai số cho phép. Thường thì các phương pháp đo cơ bản tùy thuộc vào khả năng chế tạo thiết bị nên chỉ thích hợp cho sử dụng trong từng tần đoạn. Tuy nhiên, cũng có các phương pháp có thể áp dụng với mọi tần đoạn tùy theo yêu cầu cụ thể của phép đo với một mức độ nào đó.

Ở các mạch điện một chiều, mạch xoay chiều tần số công nghiệp (50Hz, 60Hz), âm tần, và cả tần số cao tần, thì phép đo công suất được thực hiện bằng phương pháp đo trực tiếp hay đo gián tiếp. Đo trực tiếp công suất có thể thực hiện bằng oát-mét. Oát-mét có độ biến đổi các đại lượng điện là một thiết bị “nhân” điện áp, và dòng điện trên tải để sao cho nó đầu ra được trực tiếp chỉ thị đại lượng đo là: $P = U_{\text{RMS}} I_{\text{RMS}} \cos \varphi$. Thiết bị nhân này ví dụ như dụng cụ điện động, loại oát-mét dùng bộ biến đổi “Hôn” và loại dùng các bộ nhân điện tử.

Đo gián tiếp công suất thì được thực hiện bằng phép đo dòng điện, điện áp và trở kháng. Phép đo công suất bằng vôn-mét và ampe-mét thì đơn giản, song trong nhiều trường hợp, không thể được thuận lợi như phương pháp đo trực tiếp.

Ở siêu cao tần, đo công suất là một trong những phép đo cơ bản, chủ yếu để xác định thông số đặc tính của tín hiệu. Phép đo được thực hiện bằng các phương pháp biến đổi năng lượng điện từ thành các dạng năng lượng khác để đo. Các dạng năng lượng khác ví dụ như quang năng (phương pháp dùng tế bào quang điện), nhiệt năng (phương pháp dùng nhiệt lượng-mét, điện trở), hay cơ năng (phương pháp dùng tác dụng cơ học của sóng điện từ). Các phần tiếp theo sau đây sẽ xét tới các phương pháp cơ bản để đo công suất siêu cao tần.

Hiện nay, có một phương pháp đo công suất được dùng nhiều ở tất cả các tần đoạn trong dải tần số trong điện tử là phương pháp dùng hiệu ứng “Hôn” trong chất bán dẫn. Ta cũng sẽ xét tới phương pháp này.

Độ chính xác của các phép đo công suất ở kỹ thuật điện tử, được coi là cao nếu như sai số không quá 5%, và là trung bình nếu sai số không quá 25%.

Về mức độ, thì công suất của thiết bị được coi là lớn khi có trị số lớn hơn 10W; là trung bình khi có trị số từ 10W đến 0,1W; và được coi là bé khi trị số từ 0,1W đến 10^{-6} W.

Về cơ bản có hai nguyên lý chung được sử dụng chủ yếu để công suất đó là:

+ *Nguyên lý đo công suất kiểu truyền dẫn (Transmission Type)*: Thiết bị đo công suất sẽ xác định công suất truyền từ nguồn đến tải thông qua thiết bị đo. Bản thân thiết bị đo công suất không hấp thụ hoặc hấp thụ một phần rất nhỏ công suất từ nguồn truyền tới tải. Thiết bị đo công suất ở tần thấp và cao tần thường được xây dựng theo nguyên lý này.

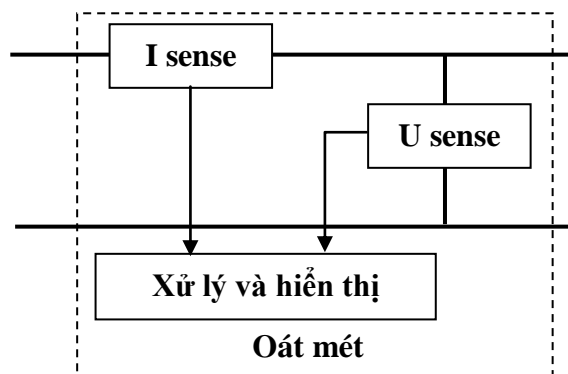
+ *Nguyên lý đo công suất kiểu hấp thụ (Absorption Type)*: Thiết bị đo công suất hấp thụ hoàn toàn hay một phần công suất

cần đo, nó như một tải hấp thụ công suất của nguồn công suất cần đo. Thiết bị đo công suất trong dải siêu cao tần thường được xây dựng theo nguyên lý này.

7.2. ĐO CÔNG SUẤT Ở TẦN SỐ THẤP VÀ TẦN SỐ CAO

Vấn đề đo công suất ở âm tần và cao tần ít được quan tâm. Vì khi cần khảo sát mạch điện hay thiết bị ở âm tần và cao tần, ta có thể thực hiện các phép đo lường đơn giản hơn qua các thông số đặc tính của trường hợp khác như dòng điện hay điện áp. Song cũng có những trường hợp đo trực tiếp công suất thì tiện lợi hơn. Ta sẽ xét tới những phương pháp đo công suất ở âm tần và cao tần hay dùng, đồng thời nó cũng là cơ sở cấu tạo của Oát-mét ở tần đoạn này.

Đo công suất ở tần thấp thường sử dụng phương pháp đo công suất kiểu truyền dẫn (Transmission-type), mà ở đó Oát mét được thiết kế để được kết nối giữa tải và nguồn. Nguyên lý cơ bản để xây dựng Oát mét tần thấp là sử dụng các phần tử thu nhận dòng (I sense) và điện áp (V Sense) trên tải và thực hiện các phép xử lý để xác định công suất tác dụng theo công thức tổng quát đã định nghĩa. Nguyên lý này được minh họa như 0.



– Nguyên lý cơ bản của Oát-mét tần số thấp

Các phương pháp đo công suất tần thấp cơ bản như sau:

- **Phương pháp cơ điện:** phép nhân được dựa trên cơ cấu chỉ thị như điện động, sắt điện động, tĩnh điện và cảm ứng, trong đó góc quay α của phần động là hàm của công suất cần đo.

- **Phương pháp điện:** phép nhân được thực hiện bởi các mạch nhân tương tự cũng như nhân số điện tử, tín hiệu ra của nó là hàm của công suất cần đo.

- **Phương pháp nhiệt điện:** sử dụng phương pháp biến đổi thẳng công suất điện thành nhiệt. Phương pháp này thường được ứng dụng khi cần đo công suất và năng lượng trong mạch tần số cao cũng như của nguồn laze.

- **Phương pháp so sánh:** là phương pháp chính xác vì thế nó thường được sử dụng để đo công suất trong mạch xoay chiều tần số cao.

7.2.1 - Phương pháp cơ điện

Phương pháp này sử dụng cơ cấu đo điện động hoặc sắt điện động để xây dựng Oát met đo công suất tiêu thụ trên tải một chiều hoặc xoay chiều một pha tần số công nghiệp cũng như tần số siêu âm đến 15kHz.

Với Oát met điện động có thể đạt tới cấp chính xác là $0,01 \div 0,1$ với tần số dưới 200Hz và trong mạch một chiều, ở tần số từ 200Hz ÷ 400Hz thì sai số đo là 0,1% và hơn nữa. Với Oát met sắt điện động với tần số dưới 200Hz sai số đo là $0,1 \div 0,5$ % còn với tần số từ 200Hz ÷ 400Hz thì sai số đo là 0,2 % và hơn nữa.

Sơ đồ mạch đo công suất trên tải R_L sử dụng cơ cấu đo điện động như 0. Trong đó ở mạch nối tiếp cuộn tĩnh a được nối tiếp với phụ tải R_L . ở mạch song song cuộn động b được nối tiếp với điện trở phụ R_p . Cuộn tĩnh và cuộn động được nối với nhau ở hai đầu có đánh dấu *.

Phương trình đặc tính tổng quát của cơ cấu điện động:

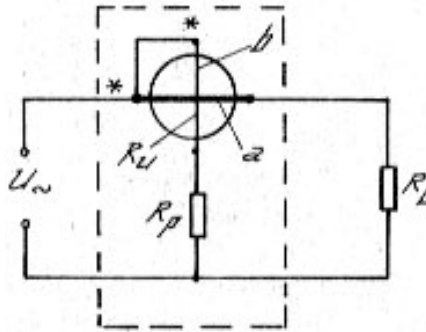
$$\alpha = \frac{K_q}{D} \left[\frac{1}{T} \int_0^T i_1 i_2 dt \right]$$

Trong đó:

$$i_1 = i_a = i_L \quad (\text{và } i_2 = i_b \approx \frac{u(t)}{R_p})$$

$$\Rightarrow \alpha = \frac{K_q}{D} \left[\frac{1}{T} \int_0^T i_L(t) \cdot \frac{u(t)}{R_p} dt \right] = \frac{K_q}{D \cdot R_p} \cdot P_L = S_p \cdot P_L$$

Như vậy có thể khắc độ thang đo theo công suất tác dụng trên tải.



– Đo công suất bằng Oát met điện động

7.2.2. Phương pháp điện

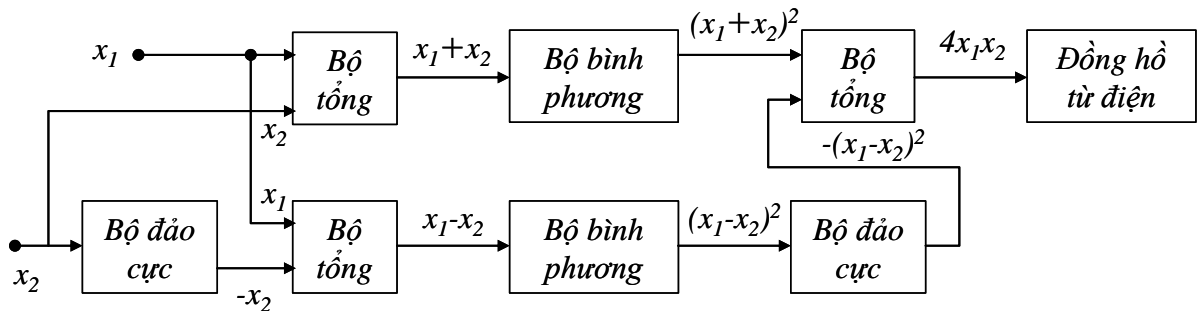
Đo công suất theo phương pháp điện thì phép nhân được thực hiện bởi mạch nhân điện tử tương tự và số. Tín hiệu ra của chúng là hàm của công suất cần đo.

Các phương pháp đo công suất bằng phương pháp điện phổ biến gồm:

- Phương pháp sử dụng mạch nhân tương tự
- Phương pháp dùng chuyển đổi Hall
- Phương pháp điều chế tín hiệu

a. Phương pháp sử dụng mạch nhân tương tự

Như đã trình bày ở trên, nếu muốn đo công suất tác dụng trên tải trong trường hợp dòng điện là điều hòa $P=U_{RMS}I_{RMS}\cos\varphi$. Việc đo công suất trên tải có thể thực hiện trực tiếp phép nhân điện áp và dòng điện trên tải bằng một thiết bị nhân. Một thiết bị mạch nhân có nhiều ưu điểm và được phổ biến dùng là thiết bị nhân được xây dựng từ mạch tính toán số học đơn giản. Oát met theo phương pháp này có sơ đồ khối như 0.



– Sơ đồ khối Oát mét sử dụng mạch nhân tương tự

Nguyên lý của mạch nhân được xây dựng dựa vào thuật toán sau:

$$x_1x_2 = \frac{1}{4} \left[(x_1 + x_2)^2 - (x_1 - x_2)^2 \right]$$

Nếu ở đầu vào mạch điện mà có: $x_1 = U_m \sin \omega t$; và $x_2 = I_m \sin(\omega t - \varphi)$, tức là các thành phần điện áp và dòng điện trên tải, thì ở đầu ra sẽ có điện áp:

$$4x_1x_2 = 4U_m I_m \sin \omega t \sin(\omega t - \varphi)$$

Biến đổi lượng giác tích số trên, ta có:

$$\begin{aligned} 4x_1x_2 &= 2U_m I_m \cos\varphi - 2U_m I_m \cos(2\omega t - \varphi) \\ \Rightarrow x_1x_2 &= \frac{1}{2}U_m I_m \cos\varphi - \frac{1}{2}U_m I_m \cos(2\omega t - \varphi) \\ \Rightarrow x_1x_2 &= U_{RMS} I_{RMS} \cos\varphi - \frac{1}{2}U_m I_m \cos(2\omega t - \varphi) \end{aligned}$$

Ở đây, điện áp được đo bằng đồng hồ từ điện, song song với đồng hồ có được mắc tụ điện, nên trị số chỉ thị của kim đồng hồ là chỉ tương ứng với thành phần một chiều chính là công suất tác dụng cần đo trên tải.

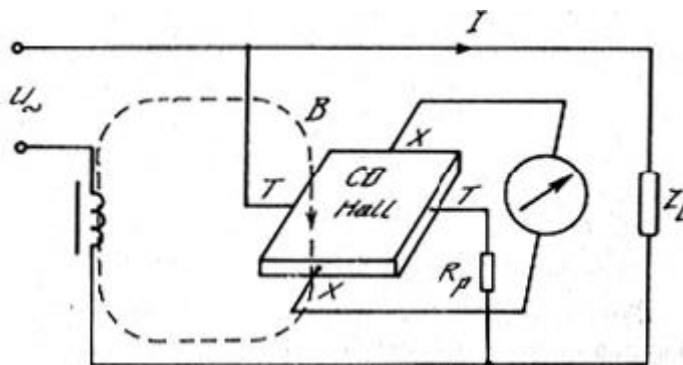
Để có được phần tử có đặc tuyến bậc hai thì có thể dùng nhiều cách như các phần tử tách sóng hiệu dụng. Ví dụ như phần đầu của đặc tuyến dòng điện-điện áp của đi-ốt hoặc của tranzito. Nhược điểm của các oát-mét dùng phương pháp nhân bằng đặc tuyến bậc hai là yêu cầu đèn phải có đặc tuyến đồng nhất. Vì vậy nó thường có sai số khi đèn có biến đổi đặc tuyến, như khi đèn bị già đi, khi đèn bị thay thế hay khi có sự thay đổi điện áp cung cấp. Để nâng cao độ chính xác thì điện áp cung cấp cho mạch phải ổn định; nên thường hay thực hiện hồi tiếp dòng điện.

Sai số của các loại oát-mét này thường vào khoảng $\pm 5 \div 10\%$.

b. Phương pháp đo công suất bằng hiệu ứng “Hall”

Đo công suất bằng phương pháp hiệu ứng “Hall” là dùng oát-mét cấu tạo bằng bộ biến đổi Hall.

Bộ biến đổi Hall là bộ biến đổi dùng hiệu ứng Hall, đó là thiết bị có thể thực hiện được phép nhân hai đại lượng. Kết quả biến đổi được cho dưới dạng điện áp, và là một trị số tỷ lệ với tích số của hai đại lượng đưa vào bộ biến đổi.



– Sơ đồ nguyên lý Oát met dùng biến đổi Hall

Hiệu ứng Hall thực hiện bằng vật liệu bán dẫn thì cho dòng linh động lớn. Vì vậy các bộ biến đổi Hall thường được cấu tạo bằng các chất bán dẫn (Ge, Si, Se...).

Nguyên lý Oát met dùng biến đổi Hall như 0. Cấu tạo của bộ biến đổi Hall gồm một bản mỏng bằng chất bán dẫn đơn tinh thể, có hai cặp điện cực: cặp dòng điện T-T được mắc vào nguồn điện một chiều hoặc xoay chiều. Cặp điện áp X-X. Khi đặt vuông góc với bề mặt chuyển đổi một từ trường thì xuất hiện ở hai đầu X-X một thế điện động gọi là thế điện động Hall được tính như sau:

$$e_x = k_x B.i_x$$

Trong đó:

+ k_x : là hệ số mà giá trị của nó phụ thuộc vào vật liệu, kích thước và hình dáng của chuyển đổi, ngoài ra còn phụ thuộc vào nhiệt độ của môi trường xung quanh và giá trị của từ trường.

+ B: là độ từ cảm của từ trường.

Thực hiện một Oát met bằng chuyển đổi Hall bằng cách đặt chuyển đổi vào khe hở của một nam châm điện. Dòng điện đi qua cuộn hút L của nó chính là dòng điện đi qua phụ tải Z_L . Còn ở hai cực T-T có dòng điện tỉ lệ với điện áp đặt lên phụ tải Z_L . Điện trở phụ R_L để hạn chế dòng. Hướng của từ trường được minh họa bởi đường chấm chấm như trong hình vẽ. Nam châm điện được cấu tạo sao cho quan hệ giữa dòng điện i_L và B là tuyến tính:

$$B = k_i . i_L = k_u u_L$$

Thế điện động Hall lúc đó sẽ được tính:

$$e_x = k_x k_u . u_L . i_x = k . P$$

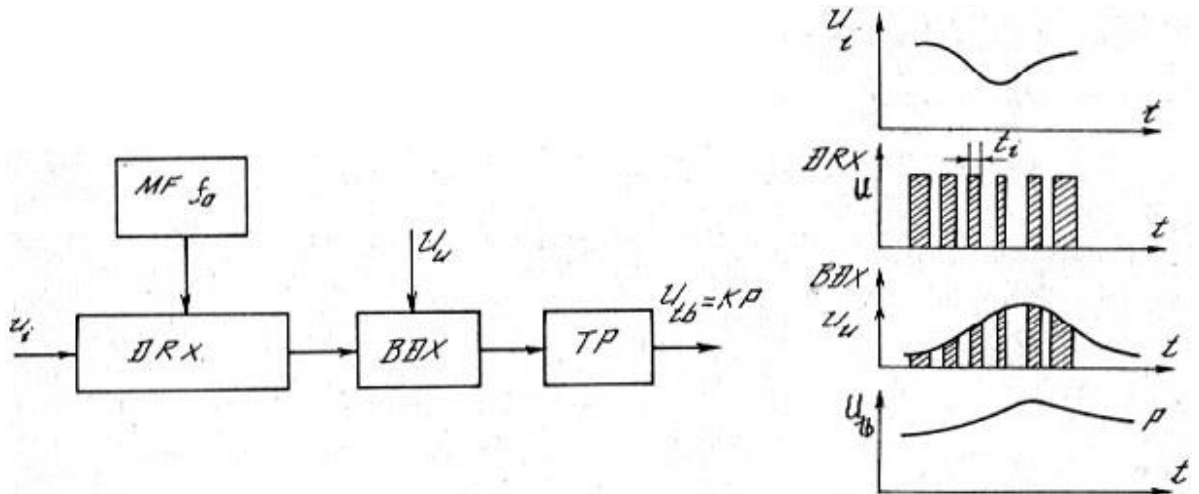
Như vậy e_x được đo bằng milivônmet và tỉ lệ với công suất cần đo.

Đặc điểm của Oát met sử dụng chuyển đổi Hall: cho phép đo công suất xoay chiều với tần số đến hàng trăm MHz.

Ưu điểm: không có quán tính, có cấu tạo đơn giản, bền, tin cậy.

Nhược điểm: có sai số do nhiệt độ lớn.

c. Đo công suất bằng phương pháp điều chế tín hiệu



(a) – Sơ đồ khối

(b) – Giải đồ thời gian

– Oát met theo phương pháp điều chế độ rộng xung với điều chế biên độ xung

Phương pháp điều chế tín hiệu dựa trên việc nhân các tín hiệu u_u (tỉ lệ với điện áp trên tải cần đo) và u_i (tỉ lệ với dòng điện trên tải cần đo) trên cơ sở điều chế hai lần tín hiệu xung. Các tín hiệu tương tự u_u và u_i được biến đổi thành tần số, chu kì, biên độ, độ rộng của tín hiệu xung sau đó lấy tích phân. Thông dụng nhất là kết hợp giữa các loại điều chế sau đây:

- + Điều chế độ rộng xung với điều chế biên độ xung: (ĐRX-BDX).
- + Điều chế độ rộng xung với tần số xung : (ĐRX-TSX).
- + Điều chế tần số xung và biên độ xung: TSX-BDX.

Xét Oát met trên phương pháp ĐRX–BĐX: có sơ đồ cấu trúc như 0-a và nguyên lý như 0-b.

Tín hiệu vào u_i được điều chế thành độ rộng t của xung (ĐRX) được phát ra từ máy phát tần số chuẩn $f_0=1/T_0$. Ở đầu ra của điều chế ĐRX có các xung với độ rộng $t_i = k.u_i$, tín hiệu này sẽ được đặt vào bộ điều chế biên độ xung BĐX và được điều chế biên độ bằng tín hiệu $u_u(t)$. Khi $T_0 \rightarrow 0$ thì diện tích của mỗi xung ở đầu ra của bộ điều chế biên độ tỉ lệ với công suất tức thời:

$$S(t) = u_u t_i = k.u_u u_i$$

Như vậy điện áp ra của bộ tích phân (TP) sẽ có giá trị tỉ lệ với công suất trung bình P .

Sai số của các Oát met sử dụng các cặp điều chế là ở chỗ độ dài của chu kỳ điều chế bị hạn chế. Điều này làm cho dải tần bị hạn chế.

Ví dụ: với $T_0 = 5\mu s$ và tần số của các tín hiệu vào là 10kHz thì sai số của Oát met điều chế ĐRX–BĐX cỡ khoảng 0,1%.

Ở Nhật Bản phương pháp điều chế đã được sử dụng để chế tạo chuẩn đơn vị công suất điện trong khoảng tần số từ 40Hz đến 1000Hz có độ chính xác cao, với sai số hệ thống từ 0,01÷0,2%.

7.2.3. Phương pháp so sánh

Đo công suất của một nguồn điện ở cao tần, có thể bằng cách so sánh nó với nguồn công suất dòng điện một chiều hay nguồn dòng điện có tần số thấp.

Ta đã biết phương pháp đo công suất dòng điện một chiều hay dòng điện tần số công nghiệp (50Hz-60Hz); các phương pháp đo này thường dễ thực hiện và có độ chính xác cao. Ví dụ như đo công suất bằng oát-mét điện động thì sai số có thể đạt tới (0,1%-0,2%).

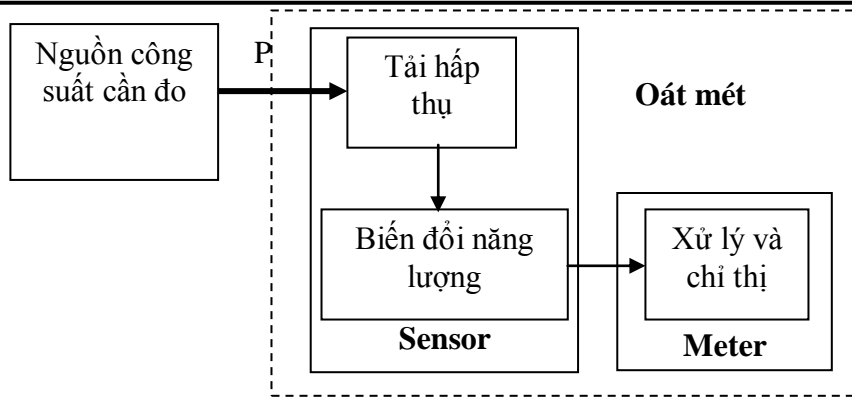
Phép đo so sánh nguồn công suất có thể được thực hiện bằng nhiều cách. Một trong các cách này được dùng thông dụng là so sánh cường độ sáng của hai đèn. Trong hai đèn này, một đèn được nối với nguồn công suất cần đo, đèn thứ hai được nối với một nguồn công suất một chiều hay tần số thấp. Khi độ sáng của hai đèn bằng nhau, điều này có thể xác định được nhờ một thiết bị đo ánh sáng (quang độ-mét), hay bằng tế bào quang điện. Khi đã xác định được nguồn có công suất dòng điện một chiều, có thể biết được công suất của nguồn công suất cao tần cần đo.

7.3. ĐO CÔNG SUẤT Ở DẢI SIÊU CAO TẦN

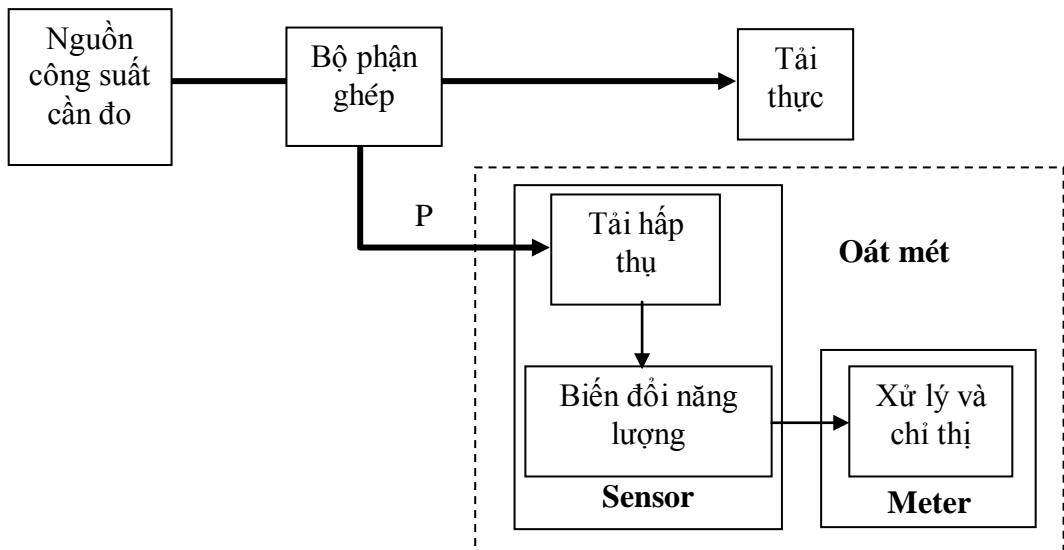
Trong đo công suất, ở siêu cao tần, thường có hai nhiệm vụ phải giải quyết:

1. Đo công suất trên tải có phối hợp trở kháng, hay đo công suất cực đại được hấp thụ, của năng lượng từ một nguồn có công suất cần đo. Trong phép đo này, tải được xác định, có trị số bằng trở kháng đặc tính của đường dây và tải là thuần điện trở. Sơ đồ khối của phép đo này như 0.

Khi đo, Oát-mét được mắc với nguồn công suất cao tần cần đo thông qua dây truyền tải. Như vậy công suất hấp thụ trên điện trở tải của oát-mét phụ thuộc vào sự phối hợp của nguồn công suất cần đo không những chỉ phụ thuộc vào cấp chính xác của oát-mét mà còn phụ thuộc cả vào mức độ phối hợp của đường dây với nguồn và với tải.



– Đo công suất hấp thụ



– Đo công suất truyền thông

2. Đo công suất được hấp thụ trên tải bất kỳ hay đo công suất truyền thông. Trong phép đo này, công suất đo được là một phần của nguồn công suất cần đo. Ví dụ cần đo công suất bức xạ trên anten từ nguồn công suất phát ra của một máy phát; hay công suất đưa tới tầng công suất cuối của tầng trước cuối của một máy phát... Sơ đồ khối của phép đo này như 0.

Đo công suất trong dải siêu cao tần thường được thực hiện theo nguyên lý hấp thụ. Oát met theo nguyên lý này về cơ bản gồm 2 thành phần đó là:

+ Cảm biến công suất (Power Sensor): Hấp thụ toàn bộ hay một phần tỉ lệ công suất cần đo và biến đổi năng lượng đó thành

tín hiệu một chiều hoặc tần thấp tỉ lệ với công suất đã hấp thụ. Có thể coi thiết bị này gồm 2 thành phần chính đó là tải hấp thụ và thiết bị biến đổi năng lượng.

+ Thiết bị xử lý và chỉ thị (Power Meter): Bao gồm mạch khuếch đại, mạch xử lý cho phép đánh giá công suất đo được và hiển thị kết quả. Thiết bị này có thể sử dụng chung cho nhiều loại cảm biến công suất ở các dải tần và dải trình đo khác nhau. Thiết bị này có thể chỉ đơn giản là các máy đo tương tự điều chỉnh bằng tay, nhưng hiện nay nó là máy đo số nhiều kênh sử dụng vi xử lý.



– Hình ảnh của Oát met ở dải siêu cao tần

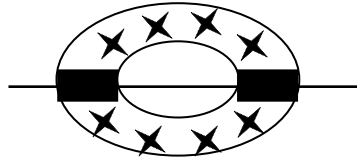
Tùy theo phương pháp đo mà người ta có các biện pháp biến đổi năng lượng thích hợp và trực tiếp hay gián tiếp chỉ thị. Đó cũng chính là cơ sở cấu tạo của các loại oát-mét.

Hiện nay trong dải siêu cao tần có 3 loại cảm biến công suất trung bình được sử dụng phổ biến đó là: Điện trở nhiệt (Thermistor), Cặp nhiệt điện (Thermocouple), và Bộ tách sóng bằng điốt (Diode Detector). Mỗi loại cảm biến sử dụng các khác nhau để biến đổi công suất sóng RF và siêu cao tần thành tín hiệu một chiều hay tần thấp.

7.3.1. Oát met sử dụng cảm biến điện trở nhiệt

a/ Cấu tạo của điện trở nhiệt:

Cấu tạo của Bôlômét: là 1 sợi dây điện trở rất mảnh làm bằng bạch kim hay vonfram, được đặt trong bình thuỷ tinh.



Trong bình có chứa khí trơ hay có độ chân không cao để giảm sự truyền nhiệt ra môi trường và tăng tốc độ đốt nóng dây điện trở. Chiều dài của sợi dây điện trở phải thoả mãn đk: $\frac{\lambda_{\min}}{8} > 1$, để sự phân bố dẫn điện trên sợi dây được đồng đều, ở đây λ_{\min} là độ dài cực tiểu của bước sóng điện từ của nguồn công suất cần đo.

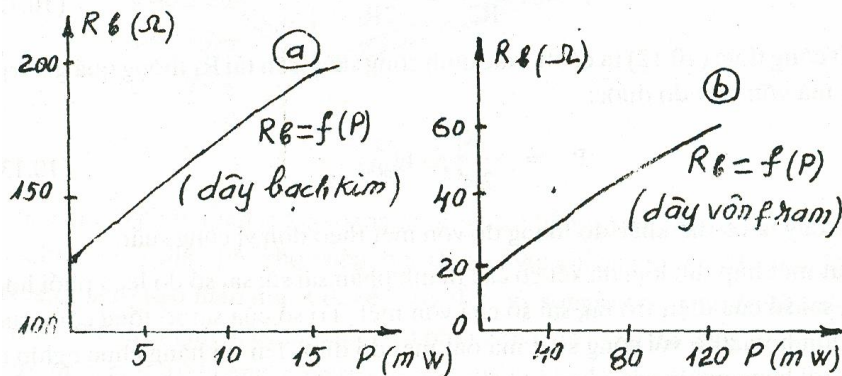
+ Quan hệ giữa điện trở của Bôlômét và công suất cần đo

$$R_b = R_0 + a.P^b$$

R_0 :điện trở của Bôlômét khi $P = 0$;

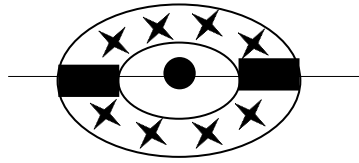
a, b : hệ số tỉ lệ, phụ thuộc kích thước, vật liệu của bôlômét

+ Dải điện trở của bôlômét: hàng chục đến vài trăm ôm với độ nhạy $(3 \div 12) \Omega/mW$



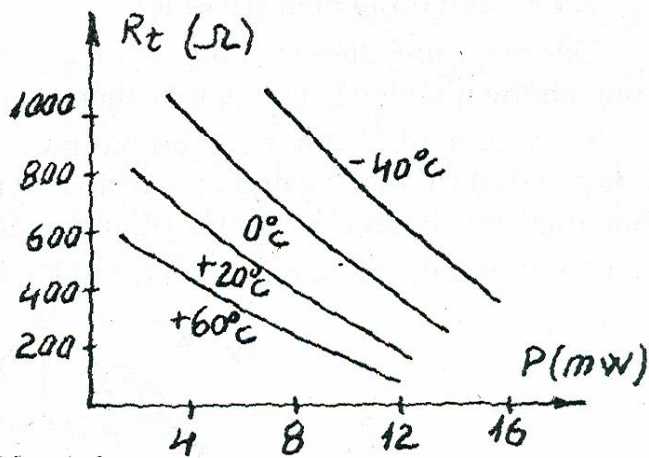
- Quan hệ giữa điện trở của Bôlômét và công suất cần đo

Cấu tạo của Tesmitor: là điện trở cân bằng bán dẫn có hệ số nhiệt âm .



Hai dây bạch kim hoặc iridian có đường kính (20- \rightarrow 30) μ c nối với nhau tại hạt cầu làm bằng bán dẫn, tất cả được đặt trong bình thủy tinh. Điện trở của Tesmitor khoảng (100- \rightarrow 3000) Ω .

+ Quan hệ giữa điện trở của Bôlômét và công suất cần đo (hình 7.9)

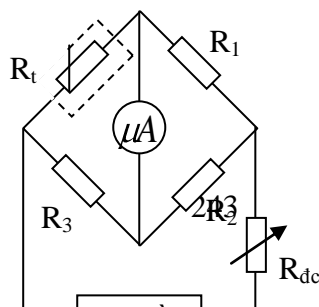


* So sánh giữa bôlômét và tesmitor:

+ Bôlômét có ưu điểm là dễ chế tạo, đặc tính ít phụ thuộc nhiệt độ môi trường; nhược điểm: dễ bị quá tải, kích thước lớn nên hạn chế sử dụng ở đoạn sóng cm, Zvào nhỏ nên khó thực hiện phối hợp trở kháng với đường truyền.

+ Tesmitor có ưu điểm là độ nhạy cao, ít bị quá tải, trị số R lớn, trị số L,C bản thân nhỏ, kích thước nhỏ, độ bền cao; nhược điểm: khó chế tạo, đặc tính phụ thuộc t0 môi trường.

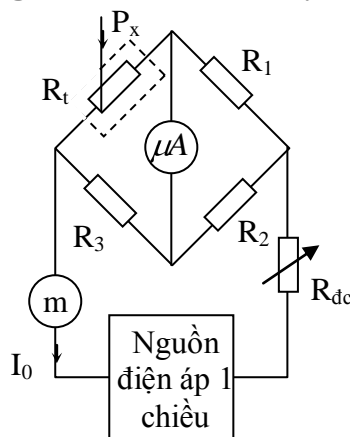
b/ Sơ đồ Oátmét dùng điện trở nhiệt xây dựng trên mạch cầu đơn không cân bằng và hoạt động của nó:



Sơ đồ Oátmét được nuôi bằng nguồn điện áp 1 chiều với chiết áp R_{dc} dùng để điều chỉnh dòng qua các nhánh cầu, với MicroAmpemet chỉ dòng mất cân bằng trong nhánh chỉ thị. Ở 1 nhánh cầu ta mắc điện trở nhiệt, Trước khi đo cần thay đổi điện trở Tesmitor bằng nhiệt năng của dòng điện qua chuyển đổi (Đ/chỉnh chiết áp R_{dc}) để cầu cân bằng. Lúc này MicroAmpemet chỉ "0".

Khi có nguồn công suất cao tần tác động lên R_t làm cho nó giảm R , dẫn tới mất cân bằng cầu. Lúc này xuất hiện dòng điện qua MicroAmpemet với thang đo khắc độ trực tiếp qua công suất. Sai số của Oátmét loại này khoảng 10% phụ thuộc chủ yếu vào sự thay đổi nhiệt độ môi trường, sự không phối hợp trở kháng của Oátmét với đường truyền và sai số của thiết bị chỉ thị.

c/ Sơ đồ và hoạt động của oát mét xây dựng trên mạch cầu đơn cân bằng.



Trong sơ đồ, μA chỉ thị cân bằng cầu, mA cho biết trị số của công suất. R_t mắc vào 1 nhánh cầu ta lựa chọn $R_1=R_2=R_3=R_t \mid_{P_x=0}=R$.

Khi chưa có nguồn c/suất t/đ lên R_t , tương tự như TH trên ta điều chỉnh đđ trong mạch để thay đổi R_t và thiết lập cân bằng cầu. Ở thời điểm cầu cân bằng, μA chỉ "0", còn mA chỉ dòng điện I_0 khi có nguồn C/S t/đ lên R_t làm cho $R_t \downarrow$, cầu mất cân bằng. Để cầu cân bằng ta phải tăng đ.trở = cách giảm dòng điện trong mạch. ở thời điểm cân bằng mA chỉ I_0 .

Qua hai bước đ/chỉnh cân bằng cầu, điện trở của Tesmitor không đổi nên công suất tiêu thụ trên Tesmitor trong 2 bước như nhau do đó:

$$P_t = \frac{I_0^2 R_t}{4} = \frac{(I_0')^2 R_t}{4} + P_x$$

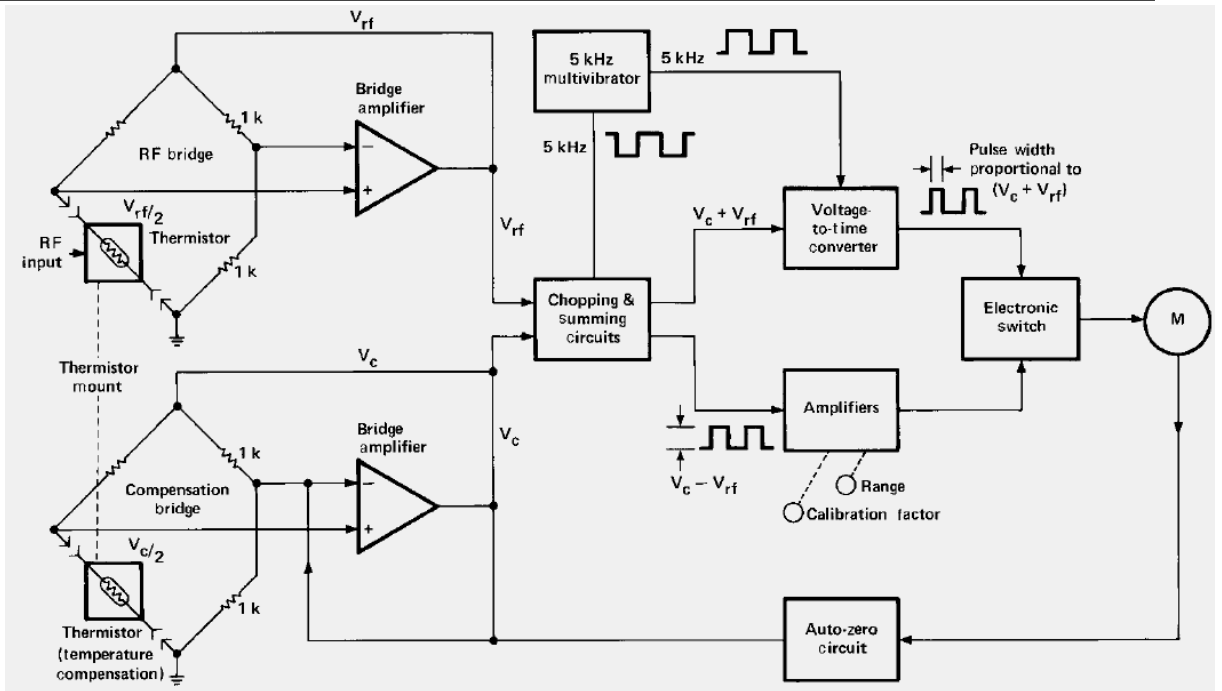
Từ đây ta xđ được công suất cao tần P_x thông qua 2 trị số dòng điện:

$$P_x = \frac{R_t}{4} (I_0^2 - I_0'^2)$$

Ưu điểm cơ bản của mạch cầu cân bằng đã xét đảm bảo được sự phối hợp trở kháng vì điện trở Tesmitor R_t không thay đổi dưới tác động của công suất P_x ở các thời điểm cân bằng cầu. Tuy nhiên thang đo của mA không khắc độ trực tiếp theo công suất vì dòng I_0 luôn thay đổi theo nhiệt độ môi trường khi $P_x=0$.

d. Oát mét số dùng điện trở nhiệt

Chương 7 – Đo công suất

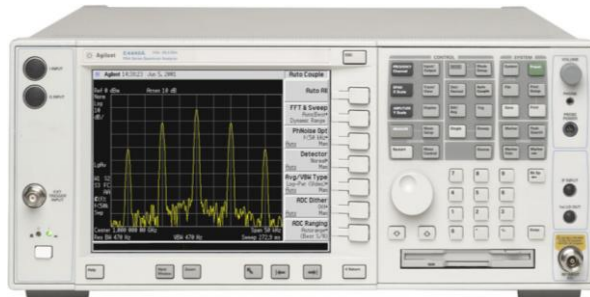


CHƯƠNG 8 – PHÂN TÍCH PHỔ TÍN HIỆU

8.1. GIỚI THIỆU CHUNG PHÂN TÍCH TÍN HIỆU

8.1.1 Giới thiệu chung về máy phân tích tín hiệu

Các máy phân tích tín hiệu (Signal Analyzers) là những máy đo cho phép xác định đặc tính tần số, thời gian, biên độ (điện áp hoặc công suất), hay đặc tính logic của tín hiệu. Như vậy Ô-xi-lô, máy phân tích logic cũng là máy phân tích tín hiệu. Tuy nhiên trong chương này chỉ tập trung vào trình bày máy phân tích tín hiệu trong miền tần số bao gồm máy phân tích phổ (Spectrum Analyzer), máy phân tích dạng sóng (Wave Analyzer), và máy phân tích méo dạng (Distortion Analyzer).



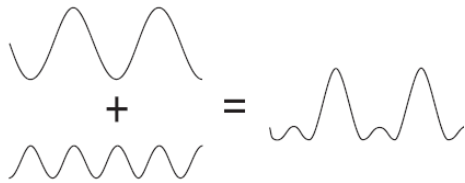
- Máy phân tích phổ là thiết bị đo biểu diễn đồ thị phổ của tín hiệu (đồ thị biên độ theo tần số) của tín hiệu trên màn hình.
- Máy phân tích dạng sóng bản chất là Vôn mét chọn lọc tần số với dải thông hẹp được điều chỉnh được cho phép chọn lọc theo một thành phần tần số của tín hiệu trong khi loại bỏ các thành phần tần số còn lại.
- Máy phân tích méo dạng, ngược với máy phân tích dạng sóng, cho phép xác định năng lượng trong khoảng tần số ngoài dải tần xác định của tín hiệu.

Trong chương này chủ yếu trình bày về phương pháp xây dựng máy phân tích phổ cũng như ứng dụng đo lường của nó.

8.1.2. Đồ thị phổ của tín hiệu

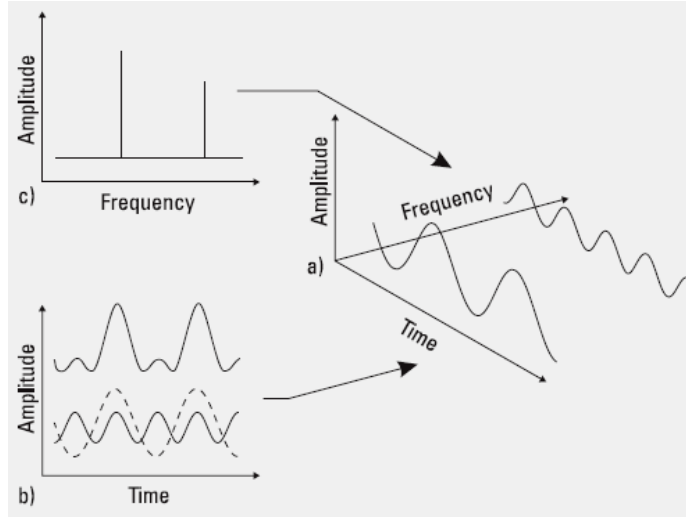
Từ hơn một trăm năm trước Baron Jean Baptiste Fourier đã chỉ ra rằng bất kỳ dạng tín hiệu nào tồn tại trong thế giới thực có thể được tạo ra bằng cách cộng những dạng sóng hình sin. Hay về biểu diễn toán học biểu đồ Fourier là minh chứng của vấn đề này.

Ví dụ dưới đây minh họa dạng sóng được tổ hợp từ 2 sóng sin

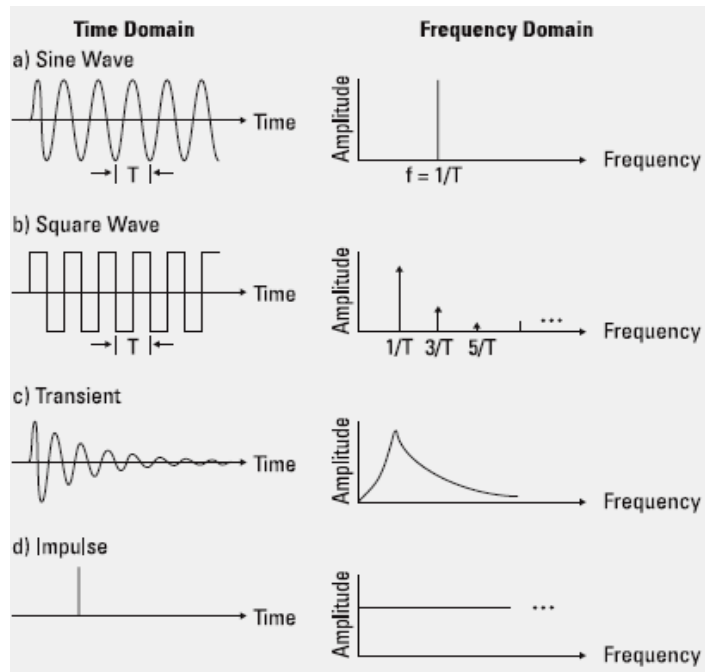


– Cộng hai tín hiệu hình sin

Như vậy chúng ta có thể biểu diễn bất kỳ dạng tín hiệu trong thế giới thực nào bằng một tổ hợp duy nhất của các dạng tín hiệu hình sin. Đồ thị biểu diễn biên độ của các tín hiệu hình sin đó theo tần số chính là phổ biên độ của tín hiệu hay gọi tắt là phổ của tín hiệu. Hình 1.7 biểu diễn mối quan hệ giữa biểu diễn tín hiệu trong miền thời gian và miền tần số. Trong đó hình (a) là đồ thị 3 chiều của biên độ, thời gian, tần số biểu diễn riêng biệt các tín hiệu hình sin theo thời gian ở các tần số khác nhau, hình (b) là dạng tín hiệu được tổ hợp từ các dạng tín hiệu hình sin đó, hình (c) biểu diễn biên độ của các tín hiệu hình sin tổ hợp nên tín hiệu theo tần số - hay đây chính là đồ thị phổ của tín hiệu, mỗi đường biểu diễn tín hiệu hình sin trên đó được gọi là một thành phần tần số của tín hiệu tổng.



Hình 1.7 – Mối quan hệ giữa biểu diễn tín hiệu ở miền thời gian và miền tần số



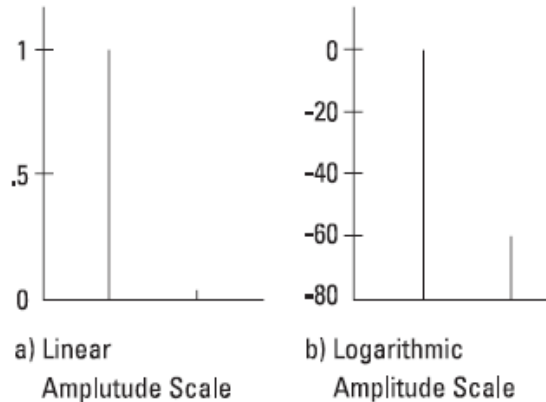
– Phổ của một số dạng tín hiệu

Ở đây là ví dụ đồ thị thời gian và đồ thị phổ của một số loại tín hiệu phổ biến.

Trong nhiều trường hợp biên độ của tín hiệu quá nhỏ, khó biểu diễn và quan sát trên đồ thị biểu diễn tuyến tính, trong trường hợp này đồ thị phổ có thể được chuyển sang biểu diễn theo thang

logarit (thang dB) như minh họa trong 0, công thức chuyển đổi như sau:

$$\text{dB} = 10 \lg(P[W]) = 20 \lg(U[V])$$



– Biểu diễn đồ thị phổ theo thang tuyến tính và thang logarit (thang dB)

8.2. MÁY PHÂN TÍCH PHỔ

8.2.1. Ứng dụng đo lường của máy phân tích phổ

- Máy phân tích phổ cho phép quan sát toàn cảnh phổ biên độ của tín hiệu, quan sát đồ thị phổ theo quan hệ bình phương của biên độ đối với tần số (phổ công suất) rất hiệu quả trong việc nghiên cứu các tín hiệu tạp âm.

- Máy phân tích phổ còn cho phép đo lường các đặc tính và tham số của tín hiệu như:

+ Đánh giá biên độ, tần số của các thành phần tần số của tín hiệu

+ Đánh giá độ rộng phổ tín hiệu, sự phân bố năng lượng của tín hiệu theo tần số.

+ Đánh giá được các thành phần nhiễu, hệ số S/N, độ méo dạng của tín hiệu,..

+ Đánh giá được các đặc tính tần số của tín hiệu điều chế: hệ số điều chế, chất lượng điều chế, EVM, Độ không cân bằng IQ,...

+ Sử dụng như thiết bị chỉ thị, ví dụ như chỉ thị độ chọn lọc tần số, chỉ thị độ suy giảm, chỉ thị độ di tần của tín hiệu điều chế.

8.2.2. Các nguyên lý máy phân tích phổ

Có một số nguyên lý khác nhau để xây dựng Máy phân tích phổ.

Nguyên lý 1: Dựa vào phép biến đổi Fourier, tín hiệu liên tục được số hóa và sử dụng kỹ thuật xử lý tín hiệu số (DSP) để thực hiện biến đổi Fourier nhanh FFT và hiển thị tín hiệu trong miền tần số.



– Sơ đồ nguyên lý máy phân tích phổ dùng biến đổi Fourier

Ưu điểm của nguyên lý là khả năng của nó để mô tả hiện tượng đơn lẻ, Có thể đánh giá được cả pha và biên độ của các thành phần tần số.

Tuy nhiên, phân tích phổ dùng biến đổi Fourier có một số hạn chế về dải tần số, độ nhạy, và dải trình, và thường được chỉ sử dụng trong các ứng dụng phân tích phổ tín hiệu ở băng gốc giới hạn tới 40 MHz.

Nguyên lý 2: Kiểu phân tích tín hiệu vector (Vector Signal Analyzer - VSA), dựa vào nguyên lý 1 nhưng mở rộng cho phép phân tích tín hiệu tần số vô tuyến RF. Sử dụng kỹ thuật đổi tần để đưa dải tần tín hiệu xuống dải tần thấp và thực hiện số hóa rồi và sử dụng FFT. Máy phân tích phổ kiểu VSA này có dải tần tới 6GHz.

Ưu điểm của máy phân tích phổ theo nguyên lý VSA là nhanh, độ phân giải cao, và đặc biệt hữu ích cho phân tích đặc tính

của các dạng tín hiệu phức tạp như tín hiệu điều chế sử dụng trong các ứng dụng truyền thông, quảng bá, video, siêu âm,...

Nguyên lý 3: Phân tích phổ dựa vào tính chất chọn lọc tần số của các mạch cộng hưởng. Như ta đã biết, các mạch cộng hưởng có dải thông tần hẹp (có hệ số phẩm chế khá cao), thì biên độ của dao động cưỡng bức sẽ cực đại nếu như tần số tác động trùng với tần số cộng hưởng của mạch và biên độ đó có trị số rất nhỏ khi có lệch cộng hưởng. Như vậy, mạch cộng hưởng ở đây có tác dụng như một bộ lọc, bộ lọc này có khả năng tách riêng được các thành phần tần số khác nhau của tín hiệu trùng với tần số cộng hưởng của mạch và vẽ lại biên độ của các thành phần tần số đó trên màn hình tạo thành đồ thị phổ của tín hiệu. Nguyên lý này cho phép xây dựng các máy phân tích phổ có dải tần làm việc rất cao, hiện nay lên tới hàng chục GHz. Trong bài giảng này chỉ trình bày máy phân tích phổ được xây dựng theo nguyên lý này. Máy phân tích phổ theo nguyên lý này có thể được xây dựng theo kiểu song song hoặc nối tiếp.

8.2.3. Máy phân tích phổ song song

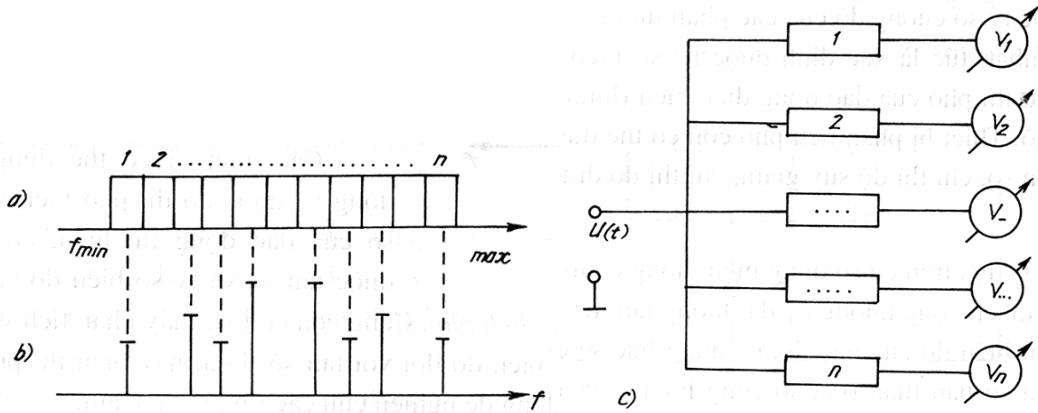
a. Nguyên lý chung

Theo nguyên lý phân tích phổ song song sử dụng các bộ lọc cộng hưởng như 0.

Giả sử có một hệ thống bộ lọc dải hẹp được sắp xếp liên tiếp kề sát nhau theo thang tần số trong dải tần từ f_{\min} ÷ f_{\max} . Mỗi đường cong cộng hưởng của bộ lọc được biểu thị đơn giản bằng một hình CN, dải thông tần của bộ lọc là Δf (0-a). Trong dải tần của máy phân tích phổ có n bộ lọc.

$$n = \frac{f_{\max} - f_{\min}}{\Delta f}$$

Nếu tín hiệu được phân tích có phổ nằm trong dải tần số công tác của bộ lọc trên (0-b) thì khi có tín hiệu vào, mỗi bộ lọc sẽ được tác động đối với riêng từng thành phần phổ mà tần số của thành phần phổ này tương ứng với tần số của bản thân bộ lọc.



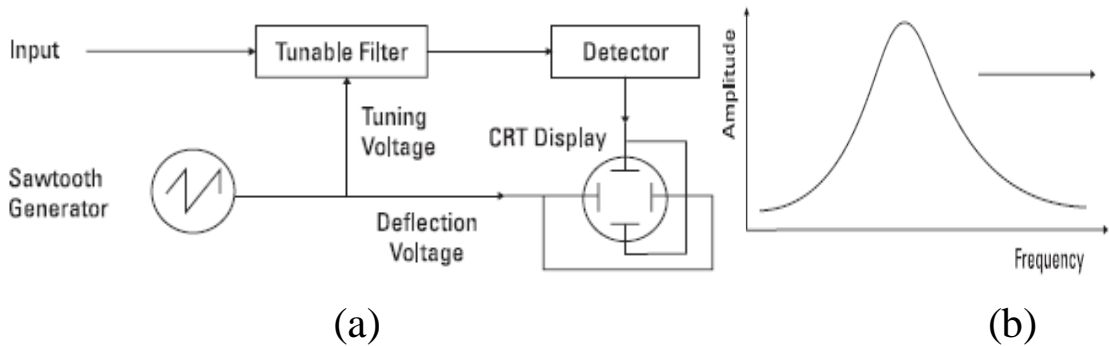
– Nguyên lý máy phân tích phổ song song

Điện áp ở đầu ra của mỗi bộ lọc sẽ tỷ lệ với biên độ của thành phần phổ tương ứng. Các điện áp này được đo bởi các Vôn mét (0-c). Từ trị số chỉ thị của các vôn mét và tần số cộng hưởng của mỗi bộ lọc có thể vẽ lại đồ thị phổ của tín hiệu điện áp nghiên cứu.

Máy phân tích phổ theo nguyên lý này có tốc độ cao, độ phân giải thấp, giá thành tăng cao do cần một số lượng rất lớn bộ lọc nếu dải tần tín hiệu phân tích lớn, nên nó không thích hợp cho máy phân tích phổ ở tần số cao và siêu cao tần.

8.2.4. Máy phân tích phổ nối tiếp

a. Nguyên lý chung



– Sơ đồ nguyên lý máy phân tích phổ nối tiếp

Nguyên lý phân tích phổ nối tiếp (hay còn gọi là phân tích phổ kiểu quét) chỉ sử dụng một bộ lọc cộng hưởng duy nhất và thay đổi tần số cộng hưởng của nó liên tục trong dải tần làm việc cần quan tâm để lần lượt tách được từng thành phần tần số của tín hiệu vào và hiển thị trên màn hình (ví dụ sử dụng CRT). 0 mô tả sơ đồ nguyên lý của máy phân tích phổ nối tiếp, biểu diễn biên độ tín hiệu ra của bộ lọc theo tần số cộng hưởng của nó sẽ nhận được phổ của tín hiệu vào. Nguyên lý này được sử dụng phổ biến cho máy phân tích phổ tần số RF và siêu cao tần.

Máy phân tích phổ theo nguyên lý này có độ phân giải cao, giá thành thấp nhưng thời gian đo lớn (đặc biệt là ở máy có độ phân giải cao) do thời gian đáp ứng của bộ lọc lớn, tốc độ quét không được quá nhanh. Như vậy nguyên lý này chỉ thích hợp cho phân tích tín hiệu có phổ không thay đổi theo thời gian một chu kỳ quét, nhưng không thích hợp phân tích tín hiệu có thời gian tồn tại ngắn hoặc có phổ thay đổi theo thời gian.

b. Máy phân tích phổ nối tiếp dùng màn hiển thị CRT

Trong thực tế thường sử dụng bộ lọc cộng hưởng có tần số cộng hưởng cố định và sử dụng nguyên lý đổi tần để dịch chuyển phổ của tín hiệu vào lần lượt đi qua dải thông của bộ lọc, do đó từng thành phần tần số cũng sẽ được tách ra và được hiển thị trên màn hình. Trong trường hợp này tín hiệu vào thường được trộn tần với tín hiệu quét tần số. Sơ đồ rút gọn của máy phân tích phổ nối tiếp theo nguyên lý này và sử dụng màn hiển thị CRT như 0. Có thể coi cấu tạo của máy phân tích phổ này gồm 2 phần: Mạch chọn lọc tần số và Điều khiển hiển thị sử dụng ống tia điện tử CRT (giống như một ô-xi-lô).

Mạch chọn lọc tần số: có nhiệm vụ lần lượt tách từng biên độ thành phần tần số của tín hiệu vào U_{th} và đưa tới kênh lệch đứng Y của khối điều khiển hiển thị, phần này bao gồm các khối sau:

- Khối mạch vào và phân áp: Nhận tín hiệu cần phân tích phổ vào, thực hiện các phép tiền xử lý như phối hợp trở kháng, phân áp, tiền khuếch đại, ...

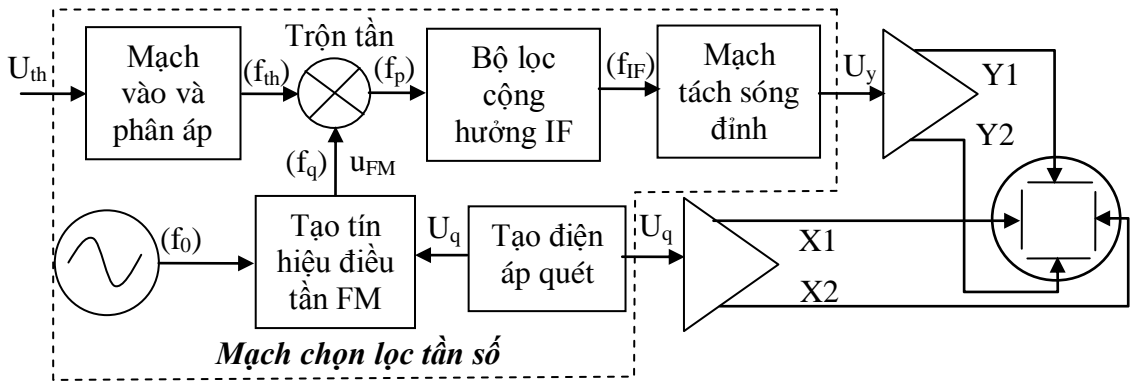
- Khối tạo điện áp quét: tạo ra điện áp quét răng cưa tuyến tính liên tục có chu kỳ T_q vừa được đưa tới Khuếch đại X đối xứng của khối điều khiển hiển thị CRT vừa đưa tới khối tạo tín hiệu điều tần FM.

- Khối tạo tín hiệu điều tần FM: thực hiện điều tần tín hiệu cao tần tự bộ tạo sóng chuẩn f_0 theo điện áp quét răng cưa tuyến tính U_q tạo ra tín hiệu điều tần u_{FM} có dạng quét tần số: $f_q = f_0 + K_f \cdot U_q = (f_{min} \div f_{max})$, biên độ không đổi.

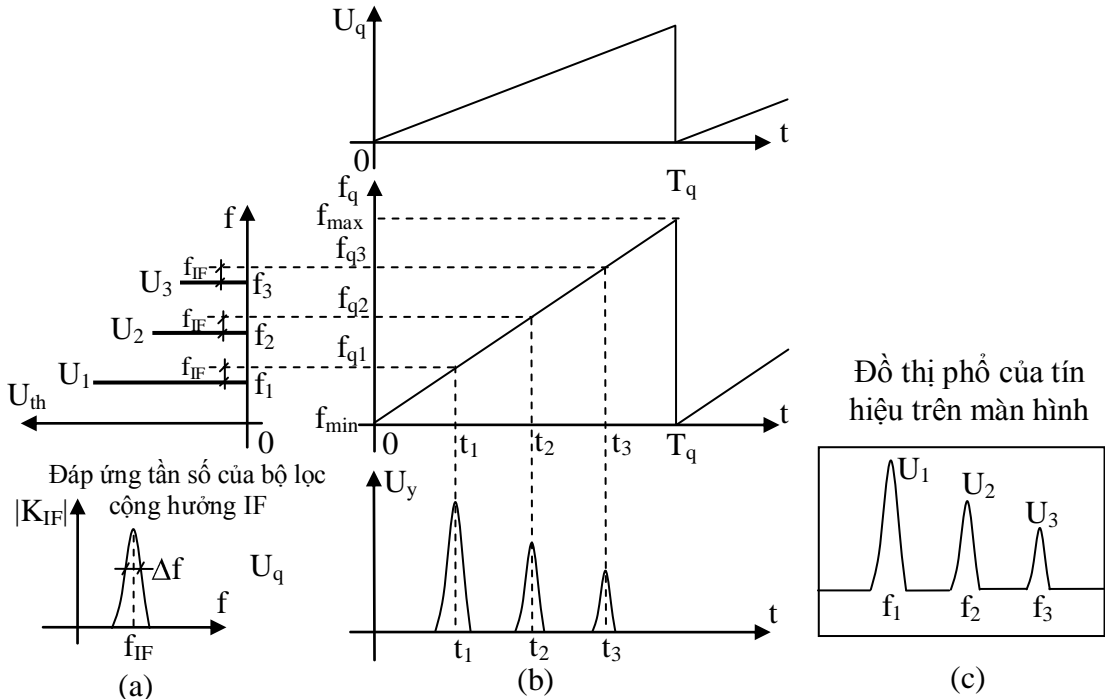
- Bộ lọc cộng hưởng IF: Bộ lọc có chọn lọc tần số cao, cộng hưởng tại tần số trung tần f_{IF} , có dải thông hẹp (Δf nhỏ), đáp ứng biên độ tần số này có dạng như 0-a.

- Khối trộn tần: trộn tần tín hiệu vào có tần số f_{th} và tín hiệu quét tần số u_{FM} . tạo ra tần số phách, sao cho tần số phách bậc nhất $f_p = f_q - f_{th}$ lần lượt đi qua dải thông của bộ lọc cộng hưởng.

- Mạch tách sóng đỉnh: Mạch tách sóng đỉnh tín hiệu ra của bộ lọc cộng hưởng, dạng đường bao biên độ U_y được đưa tới khối khuếch đại Y đối xứng để tạo ra điện áp điều khiển cặp lái đứng $Y_1 Y_2$ của CRT. Hình ảnh dao động đồ có dạng như điện áp này.



– Sơ đồ khối rút gọn của máy phân tích phổ nối tiếp dùng CRT



– Giải đồ thời gian minh họa hoạt động của máy phân tích phổ nối tiếp

Giả sử phổ của tín hiệu vào U_{th} gồm có các thành phần tần số f_1, f_2, \dots, f_n với biên độ tương ứng là U_1, U_2, \dots, U_n , ví dụ $n=3$, giải đồ thời gian minh họa hoạt động của máy phân tích phổ nối tiếp như 0.

$$u_{th}(t) = \sum_{i=1}^n U_i \sin(\omega_i t + \varphi_i)$$

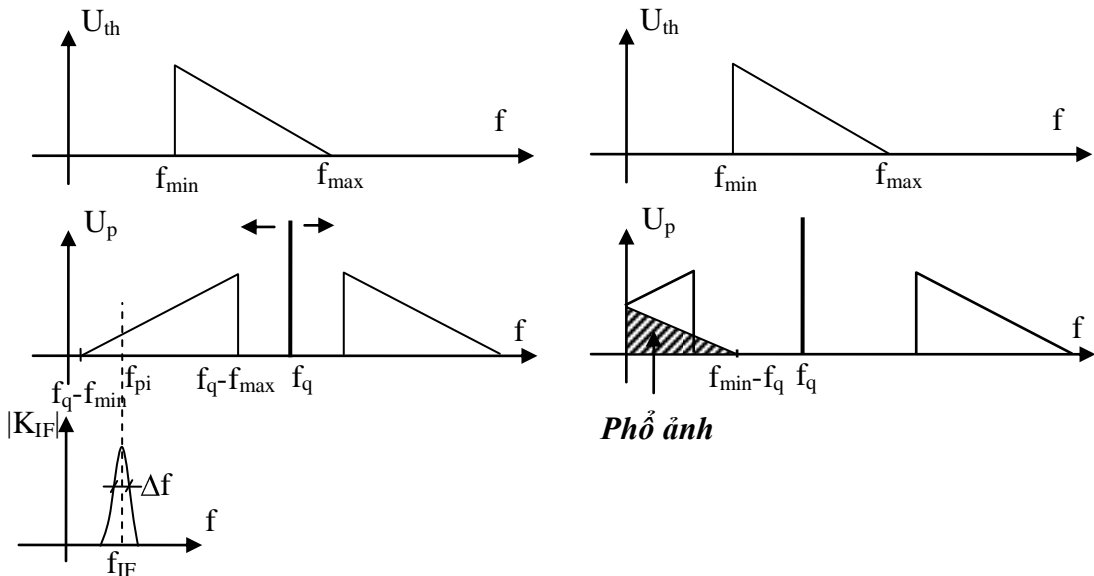
Như vậy tại đầu ra của khối trộn tần cũng gồm có n tần số phách bậc nhất: $f_{pi}=f_q-f_i$ có biên độ tỉ lệ với thành phần tần số f_i .

Trong 1 chu kỳ quét hiển thị T_q , giả sử tại các thời điểm t_i có: $f_{pi}=f_{qi}-f_i=f_{IF}$, thì thành phần phách này sẽ chọn lọc bởi bộ lọc cộng hưởng và được đưa tới Mạch tách sóng đỉnh để tách được đường bao biên độ của thành phần phách này và được vẽ trên màn hình CRT, dạng của đường bao biên độ phụ thuộc vào đáp ứng biên độ - tần số của Bộ lọc cộng hưởng và giá trị lớn nhất của đường bao biên độ biên độ đó cũng tỉ lệ với biên độ của thành phần tần số f_i của tín hiệu vào, như vậy có thể nói rằng thành phần tần số f_i được riêng và vẽ lên màn hình tại thời điểm t_i .

Nếu f_q được điều chỉnh thích hợp thì trong thời gian T_q lần lượt từng thành phần tần số của tín hiệu sẽ được vẽ trên màn hình CRT, ví dụ như 0-c.

+ Đặc tính của máy phân tích phổ nối tiếp:

- Để dạng đồ thị phổ trên màn hình trung thực thì đặc tuyến của mạch tạo tín hiệu điều tần u_{FM} phải tuyến tính.
- Dải thông của Bộ lọc cộng hưởng Δf được lựa chọn tùy theo mục đích vẽ phổ:
 - Nếu khoảng cách giữa các thành phần tần số của tín hiệu vào đủ lớn thì phải chọn Δf đủ nhỏ để trên đồ thị phổ phân biệt được 2 thành phần tần số lân cận.
 - Khi phân tích phổ của tín hiệu có băng tần rộng, các thành phần tần số gần nhau, thì nên chọn Δf đủ lớn để nhận được đường bao biên độ của phổ này.



Phổ ảnh

– Hiện tượng phổ ảnh

- Tốc độ biến đổi của U_q phải phù hợp với tốc độ đáp ứng của các khối tạo tín hiệu điều tần, khối trộn tần, bộ lọc cộng hưởng, mạch tách sóng đỉnh...
- Các mạch vào, mạch khuếch đại, phân áp không được gây méo dạng tín hiệu vào, tránh làm phát sinh các tần số không mong muốn.
- Tần số f_q phải được lựa chọn thích hợp để tránh phổ ảnh làm sai lệch đồ thị phổ vẽ được trên màn hình, như minh họa trong 0:

$$f_{q\max} - f_{\min} \geq f_{IF} \text{ và } f_{q\min} - f_{\max} \leq f_{IF}$$

- Các tham số của f_q ($f_{q\min}$, $f_{q\max}$), f_{IF} cần phải điều chỉnh phù hợp để máy có thể phân tích được toàn bộ dải phổ của tín hiệu ($f_{\min} \div f_{\max}$):

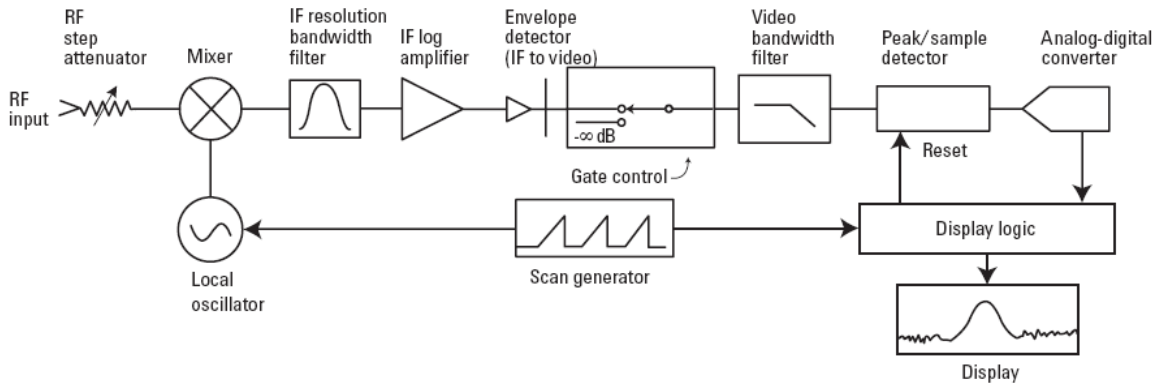
$$f_{\min} - f_{q\min} < f_{IF}$$

b. Máy phân tích phổ nối tiếp dùng màn hiển thị đồ họa

Về cơ bản sơ đồ khối máy phân tích phổ nối tiếp dùng màn hiển thị đồ họa tương tự như sơ đồ khối của máy phân tích phổ nối

Chương 8 – Phân tích tín hiệu

tiếp dùng màn hiển thị CRT, chỉ khác nhau ở phần xử lý và hiển thị hình ảnh phổ trên màn hình, tín hiệu phản ánh hình ảnh đồ thị phổ sau bộ tách sóng đỉnh được số hóa, được xử lý số, tính toán tạo ra hình ảnh biểu diễn phổ của tín hiệu và biểu diễn trên các màn hình đồ họa ví dụ như màn hình LCD. Ví dụ sơ đồ khối của một loại máy phân tích phổ nối tiếp sử dụng màn hiển thị đồ họa trong thực tế như 0.



– Sơ đồ khối rút gọn máy phân tích phổ dùng màn hiển thị đồ họa

CHƯƠNG 9 - ĐO THAM SỐ CỦA MẠCH ĐIỆN TỬ

- Giới thiệu chung
- Đo và kiểm tra các phần tử và mạch điện có tham số tập trung
- Đo các phần tử của mạch điện có tham số phân bố
- Máy đo và kiểm tra linh kiện bán dẫn
- Máy phân tích mạng mạch điện (Network Analyzer)
- Máy đo theo phương pháp phản xạ mét TDR
- Máy phân tích logic

9.0. GIỚI THIỆU CHUNG

Tùy thuộc vào tính chất của các phần tử được sử dụng trong mạch điện có thể chia thành mạch tuyến tính và mạch phi tuyến. Bản chất của chúng khác nhau nên các thông số và đặc tính của chúng cũng khác nhau.

Mạch tuyến tính tạo thành từ phần tử có giá trị không phụ thuộc vào dòng điện qua nó (có thể áp dụng nguyên lý xếp chồng). Đặc tuyến Vôn-ampe của phần tử, của mạch là đường thẳng. Nguyên lý máy đo, phương pháp đo dựa vào các tính chất trên. Các phần tử của mạch tuyến tính thường là điện trở, tụ điện, điện cảm không có lõi sắt, đèn điện tử, đèn bán dẫn, các phần tử khuếch đại khác... làm việc ở đoạn đường thẳng của đặc tuyến Vôn-ampe.

Tùy theo dải tần công tác của mạch mà cấu tạo các phần tử cũng khác nhau do đó mạch tuyến tính phân thành 2 loại: Mạch có các phần tử tập chung và mạch điện có phần tử phân bố.

Mạch phi tuyến trong đó giá trị của các linh kiện của mạch phụ thuộc vào cường độ dòng điện chảy qua nó, nên không dùng thông số của bản thân nó. Ví dụ điôt, transistor... làm việc ở phần đặc tuyến không tuyến tính.

9.1. CÁC THAM SỐ VÀ ĐẶC TÍNH MẠCH ĐIỆN

9.1.1. Các tham số, đặc tính của mạch điện có các phần tử tập chung.

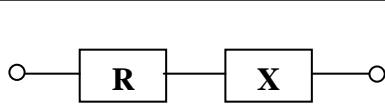
Mạch có các phần tử tập chung dùng ở dải tần nhỏ hơn vài chục MHz. Giá trị của các phần tử tuyến tính không phụ thuộc vào dòng chảy qua nó, người ta lấy các giá trị này làm thông số đặc trưng cho các phần tử của mạch. Các phần tử thụ động : điện trở R thuần túy tiêu hao năng lượng, các phần tử điện cảm L và điện dung C có thể tích lũy năng lượng. Tổ hợp của chúng tạo thành mạng 2 cực và mạng 4 cực tuyến tính.

Bản thân mỗi phần tử R, L, C riêng biệt xem như là mạng 2 cực nên các thông số của mạng 2 cực là giá trị điện trở R, điện cảm L và điện dung C.

Mạng 4 cực thường bao gồm các phần tử R, L, C mắc nối tiếp, song song hay hỗn hợp 2 cách mắc đó.

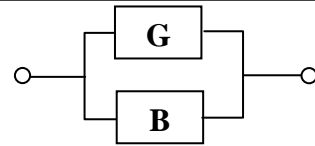
Tham số trở kháng

Đặc trưng của mạch, linh kiện là tham số trở kháng trở kháng tương đương toàn phần $Z(\omega)$ – mô hình tương đương nối tiếp, và dẫn nạp tương đương toàn phần $Y(\omega)$ – mô hình tương đương song song như minh họa trong 0.



$$Z=R+j.X$$

(a) – Sơ đồ tương đương nối tiếp



$$Y=G+j.B$$

(b) – Sơ đồ tương đương song song

$$Y = \frac{1}{Z} \quad G = \frac{1}{R}$$

$$B = -\frac{1}{X}$$

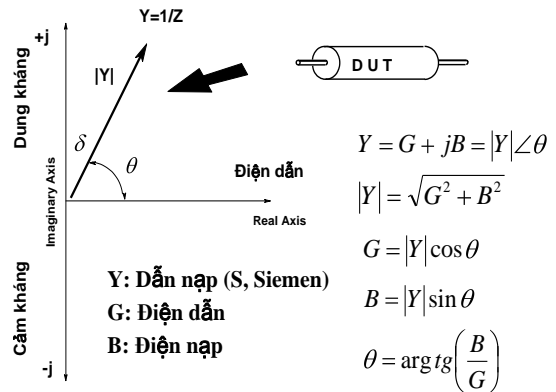
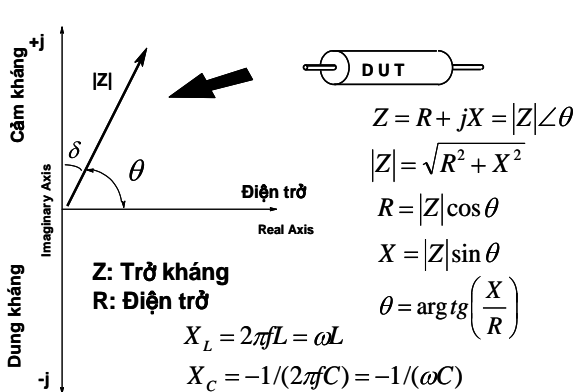
– Sơ đồ tương đương của mạch, linh kiện điện tử

+ Trở kháng tương đương: $Z=R+j.X$

Trong đó R, X là điện trở và điện kháng tương đương của mạch.

+ Dẫn nạp tương đương : $Y=G+j.B$

Trong đó G, B là điện dẫn và điện nạp của mạch.



– Mặt phẳng đo lường trở kháng và dẫn nạp

Đối với mạch cộng hưởng (mạch dao động), các linh kiện tụ điện, cuộn cảm,.. loại mạch hay linh kiện này có thêm các thông số khác là hệ số phẩm chất Q, hệ số tổn hao D, trở kháng đặc tính, tần số cộng hưởng f_{ch} .

$$Q = \frac{1}{D} = \frac{P_{pk}}{P_{th}} = \frac{1}{\operatorname{tg} \delta} = \frac{X_L}{R} = \frac{-X_C}{R} = \frac{-B_L}{G} = \frac{B_C}{G}$$

Các thông số kê trên của mạch có phân tử tập chung được đo bằng các máy đo: Máy đo điện trở (Ôm mét), máy đo điện cảm điện dung, máy đo trở kháng toàn phần, máy đo hệ số phẩm chất... Thực tế thường sử dụng các thiết bị đo vạn năng đo được nhiều các tham số trên. Hai loại thiết bị vạn năng phổ biến thường được sử dụng là máy đo RLC và máy phân tích trở kháng, chúng có thể đo các tham số sau: $|Z|$, θ , $|Y|$, R , X , G , B , Q hay D .

Đặc tính của mạch điện tử

+ **Đặc tính thời gian:** đặc trưng cho đáp ứng của mạch đối với những tác động đột biến người ta còn dùng đặc tính thời gian (đặc tính quá độ), đặc tính thời gian có thể quan sát trực tiếp trên màn hình ôxilô của máy đo đặc biệt hay máy đo đặc tính thời gian, từ đặc tính thời gian có thể xác định các thông số như: Hằng số thời gian, hệ số phẩm chất, và tần số cộng hưởng...

+ **Đặc tính tần số:** đặc trưng cho phản ứng của mạch đối với những tác động điều hoà, đặc tính tần số bao gồm :

- Đặc tính biên độ tần số $A(\omega)=|U_{ra}|/|U_{vào}|$ (cho tần số ω biến đổi);
- Đặc tính pha tần số- quan hệ giữa pha của tín hiệu ra so với tín hiệu vào khi tần số ω biến đổi $\phi(\omega)=\phi_{ra}/\phi_{vào}$.

Để vẽ các đặc tính tần số này sử dụng bộ tạo dao động điều hoà mà tần số có thể biến đổi được trong dải rộng và dùng Vôn mét, pha mét đo biên độ điện áp vào và ra góc lệch pha của chúng, ghi lại kết quả và vẽ từng điểm sẽ được đặc tính tần số. Thiết bị đặc biệt có thể quan sát trực tiếp đặc tính biên độ tần số trên màn hình gọi là máy tự động vẽ đặc tuyến biên độ - tần số hay máy Vobulator.

Đối với mạch phi tuyến giá trị của các linh kiện của mạch phụ thuộc vào cường độ dòng điện chảy qua nó, nên không dùng

thông số của bản thân nó. Điện áp rơi trên các phần tử phi tuyến không tỷ lệ thuận với dòng điện chảy qua. Tuy khó khăn về tính toán và sử dụng nhưng phần tử phi tuyến không thể thiếu trong kỹ thuật điện tử – viễn thông. Khi sử dụng thiết kế mạch cần phải biết chính xác dạng đặc tuyến Vôn-Ampe của các phần tử và mạch phi tuyến. Cần phải có máy vẽ đặc tuyến này ngay sau khi dây truyền sản xuất phần tử phi tuyến và in vào sổ tay kèm theo linh kiện.

9.1.2. Các tham số và đặc tính của mạch điện có phần tử phân bố

Như đã biết, mạch có phần tử tập chung là mạch có thể phân tích bằng các lý thuyết mạch điện thông thường với giả định là khi có một điện áp đặt vào mạch thì tức khắc nó gây tác dụng đồng thời trên mọi điểm của mạch, và dòng điện trên một mạch vòng khép kín nào đó của mạch sẽ có trị số về biên độ và pha như nhau. Do vậy, các phương pháp đo thông số của mạch là có thể dựa theo các định luật cơ bản như định luật Ôm, Kirchoff...

Tuy nhiên, khi kích thước của mạch, nghĩa là chiều dài các dây dẫn và các linh kiện của mạch bằng một tỷ số đáng kể nào đó so với bước sóng của năng lượng truyền lan dọc theo dây dẫn, lúc đó nếu có một điện áp đặt vào mạch, thì dòng điện có trị số pha khác nhau tại các điểm khác nhau trong mạch. Khi đó, dùng phương pháp phân tích mạch, các phương pháp đo các thông số như trên sẽ không hoàn toàn chính xác nữa và ngay cả từ các khái niệm về các thông số như điện cảm, điện dung... như mạch có phần tử tập trung cũng không còn đúng nữa. Với loại mạch như vậy, tức mạch mà sự truyền năng lượng phải mất một thời gian đáng kể, không thể bỏ qua được thì là loại mạch có phần tử phân bố. Do vậy, các thông số của mạch cũng được đặc trưng một cách khác. Ví dụ như ở đây có hiện tượng xuất hiện sóng đứng của dòng

điện và điện áp trên đường dây truyền và trở kháng vào của một đoạn mạch là đại lượng thay đổi theo tần số. Các phương pháp đo các thông số cũng khác, mà cơ sở của nó là lý thuyết truyền sóng trên đường dây (dây đồng trục, ống dẫn sóng).

Để biểu thị tính chất và mức độ phối hợp trở kháng của đường dây truyền sóng hai thông số thường được dùng nhiều hơn cả là: hệ số phản xạ Γ (gamma hoa) và hệ số sóng đứng SWR (**standing wave ratio**).

+ Hệ số phản xạ Γ : là tỷ số của điện áp phản xạ (tức điện áp của sóng phản xạ V_r) và điện áp tới (tức điện áp của sóng tới V_i) tại tải:

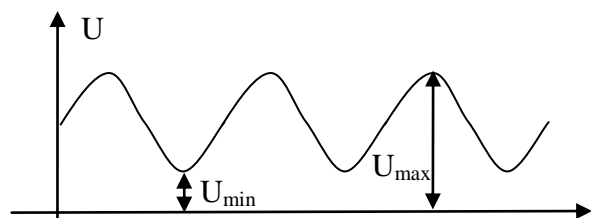
$$\Gamma = \frac{V_r}{V_i}$$

Nói chung Γ là một số phức, đúng ra phải gọi là “hệ số phản xạ điện áp tại tải”, để phân biệt với hệ số phản xạ dòng điện, và để lưu ý là hệ số phản xạ thay đổi theo vị trí trên đường dây truyền.

Hệ số phản xạ khi được tính theo trị số trở kháng của tải Z_t và trở kháng đặc tính của đường dây truyền sóng W thì công thức như sau:

$$\Gamma = \frac{Z_t - W}{Z_t + W}$$

Với $w = \frac{U_{\max}}{I_{\max}} = \frac{U_{\min}}{I_{\min}}$



– Ví dụ phân bố điện áp trên đường dây truyền sóng

Như vậy, hệ số phản xạ có thể dùng để biểu thị chế độ công tác của đường dây truyền sóng. Song trong thực tế đo lường thì việc xác định trị số phản xạ thường phức tạp hơn vì cần phải đo được riêng rẽ môđun của điện áp sóng tới và của điện áp sóng phản xạ. Nên có một thông số thường còn được dùng hơn là hệ số sóng đứng, ký hiệu là SWR. Hệ số sóng đứng là tỷ số điện áp tại điểm cực đại U_{\max} và điện áp tại điểm cực tiểu U_{\min} trên đường dây:

$$SWR = \frac{U_{\max}}{U_{\min}}$$

Quan hệ giữa hệ số phản xạ và hệ số sóng đứng là:

$$SWR = \frac{1 + |\Gamma|}{1 - |\Gamma|}$$

$$\text{hay: } |\Gamma| = \frac{SWR - 1}{SWR + 1}$$

Về phương pháp đo, khi đo hệ số sóng đứng, và đo môđun của hệ số phản xạ, thì cần phải hoặc là đo biên độ điện áp tại các điểm cực đại và cực tiểu hoặc đo riêng rẽ được biên độ của điện áp sóng tới và của sóng phản xạ. Muốn đo trở kháng thì còn phải xác định được thêm vị trí điện trường cực tiểu, hay xác định được góc lệch pha giữa sóng tới và sóng phản xạ. Vì vậy, các thiết bị dùng để đo các thông số này có thể phân chia thành các loại sau:

+ Loại thiết bị dùng để đo được tỷ số điện áp tại điểm có điện trường cực đại và cực tiểu, hay xác định vị trí của điện trường cực tiểu (hay cực đại) tính từ một điểm cuối nào đó... Các thiết bị này ví dụ như các loại dây đo, loại dây đo có đầu đo di động được, và loại dây đo có đầu đo đặt cố định có thêm bộ biến đổi pha hay bộ nối tắt biến đổi được.

+ Loại thiết bị đo thứ hai là loại dùng để đo được tỷ số biên độ của điện áp sóng tới và sóng phản xạ. Các thiết bị của loại này ví dụ như phản xạ mét cấu tạo bằng các bộ phân mạch định hướng.

+ Loại thiết bị đo thứ ba là các loại cầu đo bằng dây đồng trục hay ống dẫn sóng, dùng để đo trở kháng. Các cầu này dùng phương pháp đo so sánh trở kháng cần đo với trở kháng mẫu.

9.2 ĐO TRỞ KHÁNG CỦA MẠCH VÀ LINH KIỆN ĐIỆN TỬ

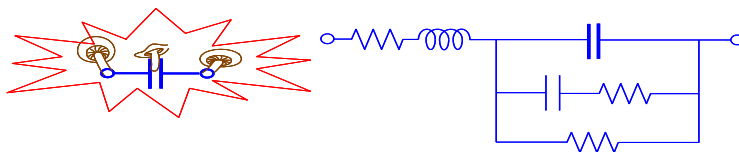
9.2.1 Sai số của phép đo trở kháng

Phép đo trở kháng thường có sai số khá lớn, và thường có sự khác nhau khá đáng kể giữa các kết quả đo cùng một đối tượng với các máy đo khác nhau. Nguyên nhân chính xảy ra sự không đồng nhất này là:

- Thanh phần ký sinh.
- Mô hình giá trị tham số của linh kiện.
- Các yếu tố ảnh hưởng đến giá trị đo.
- Sai số của kỹ thuật đo.
- Mô hình mạch.

a. Thành phần ký sinh

Các thuộc tính cơ bản của phần tử R, L, C thường được biểu diễn bởi giá trị danh định của chúng trong điều kiện tiêu chuẩn hay điều kiện cụ thể nào đó. Tuy nhiên tất cả các phần tử của mạch thường có tham số và đáp ứng không lý tưởng, chúng có các tham số ký sinh: Điện trở có điện cảm ký sinh, Tụ điện có điện trở ký sinh, Cuộn cảm có điện dung ký sinh,... Do có các tham số ký sinh nên một phần tử giống như một mạch phức tạp. Ví dụ sơ đồ tương đương của tụ điện như 0.



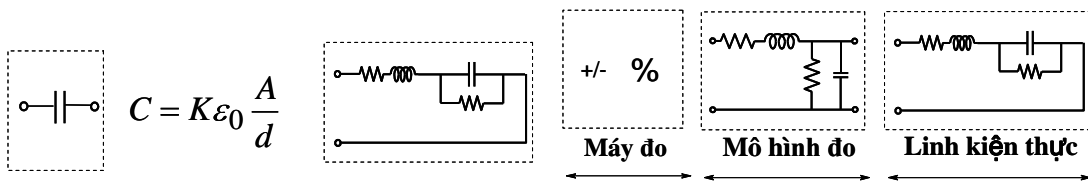
– Tụ điện và sơ đồ tương đương của nó

Do các tham số ký sinh ảnh hưởng đến đặc tính của các phần tử, giá trị của các tham số R, L, C, D, Q và các tham số trở kháng khác liên quan khác phụ thuộc vào điều kiện hoạt động của các phần tử. Những sự phụ thuộc này sẽ được trình bày trong các phần sau.

b. Các mô hình giá trị tham số của linh kiện

Khi xác định tham số trở kháng của một phần tử (điện trở, tụ điện, hay cuộn cảm) cần phải hiểu rõ giá trị được xác định trong thực tế. Có 3 loại giá trị tham số của linh kiện: Giá trị lý tưởng, Giá trị thực, Giá trị được đo.

- **Giá trị lý tưởng:** là giá trị tham số của linh kiện không tính đến ảnh hưởng của các tham số ký sinh. Mô hình của các phần tử là các phần tử thụ động lý tưởng, tham số thuần không phụ thuộc vào tần số. Trong trường hợp này, giá trị lý tưởng có thể được xác định bằng các quan hệ toán học liên quan đến cấu trúc vật lý của linh kiện, ví dụ mô hình lý tưởng của tụ điện như 0-a. Mô hình lý tưởng chủ yếu được dùng trong môi trường học thuật.



(a)-Giá trị lý tưởng (b)-Giá trị thực (c)-Giá trị đo được

– Các loại mô hình giá trị tham số của linh kiện

- **Giá trị thực (còn gọi là giá trị hiệu dụng):** Mô hình giá trị tham số của kiện tính đến cả những ảnh hưởng của các tham số ký sinh, ví dụ mô hình tham số thực của tụ điện như 0-b. Giá trị thực là tổng đại số các vector điện trở và phản kháng của phần tử, do đó nó phụ thuộc vào tần số.

- **Giá trị đo được:** là giá trị được xác định và được hiện thị bởi máy đo, ví dụ như 0-c, nó phản ánh sự không chính xác và tổn hao liên quan đến máy đo. Giá trị đo luôn có sai số khi so sánh với giá trị thực và giá trị lý tưởng, và nó cũng khác nhau với máy đo khác nhau. Sự sai khác này phụ thuộc vào nhiều yếu tố.

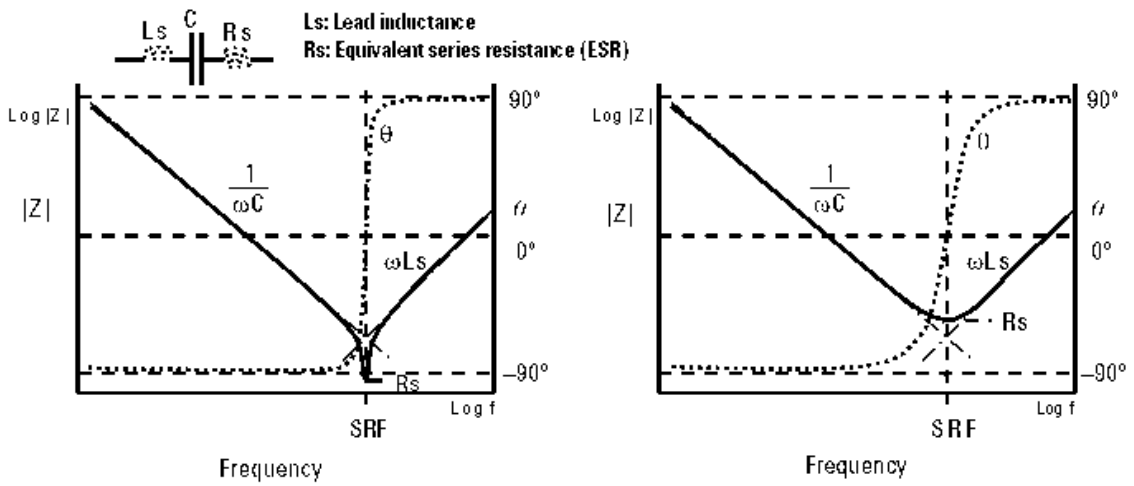
c. Các yếu tố ảnh hưởng đến giá trị đo trở kháng linh kiện và mạch điện tử

Giá trị trở kháng đo được của mỗi linh kiện hay mạch điện tử phụ thuộc vào một số điều kiện đo như tần số và mức tín hiệu thử. Ảnh hưởng của những yếu tố phụ thuộc phần tử này khác nhau đối với các loại vật liệu được sử dụng cho linh kiện. Những yếu tố đó như sau:

+ Tần số tín hiệu thử

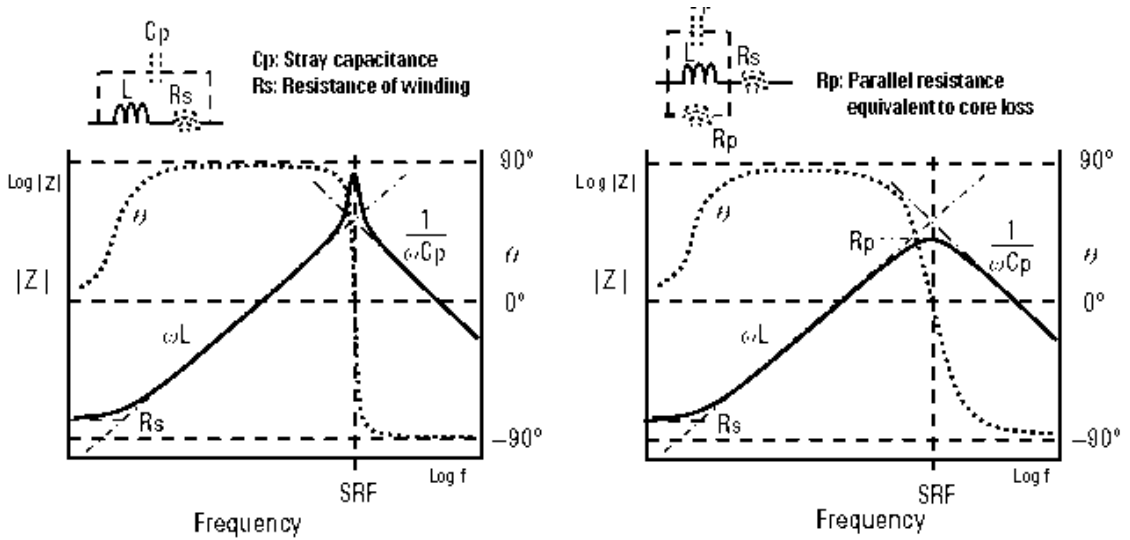
Tần số tín hiệu thử ảnh hưởng đến tham số của linh kiện do có các tham số ký sinh. Không phải tất cả các tham số ký sinh đều ảnh hưởng đến kết quả đo, nhưng một số tham số ký sinh chủ yếu lại ảnh hưởng đến đặc tính tần số của linh kiện. Các tham số ký sinh đó sẽ khác nhau khi giá trị trở kháng của phần tử ban đầu khác nhau. Các 0 đến 0 biểu diễn đáp ứng tần số điển hình của tụ điện, cuộn cảm, điện trở thực tế.

Với tụ điện, điện cảm ký sinh là nguyên nhân chính dẫn đến đáp ứng tần số có dạng như 0. Tại tần số tự cộng hưởng SRF dung kháng của tụ C và cảm kháng của điện cảm ký sinh nối tiếp L_s bằng nhau, đáp pha của tụ điện là 0^0 , ở dải tần lớn hơn tần số này đáp ứng pha của tụ điện là 90^0 , điện cảm ký sinh lại chiếm ưu thế và trở kháng của tụ điện lại có tính chất cảm kháng.



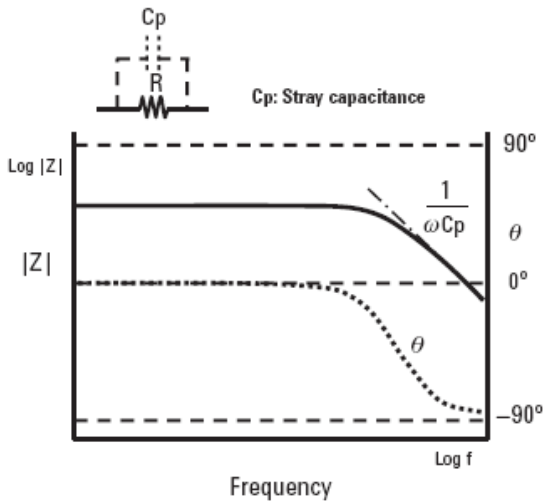
(a)- Tụ điện thông thường (b)- Tụ điện có điện trở ký sinh nối tiếp lớn

– Đáp ứng tần số của Tụ điện

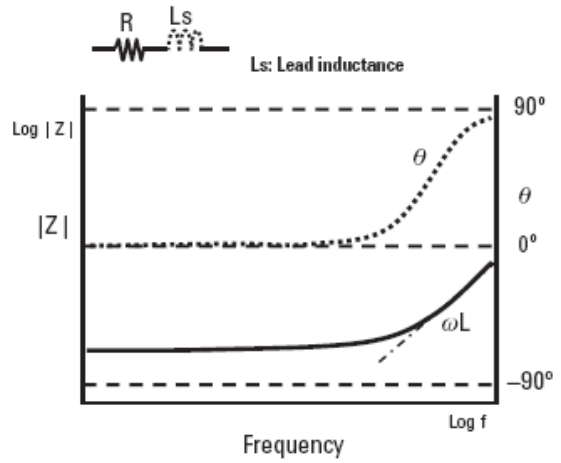


(a)- Cuộn cảm thông thường (b)- Cuộn cảm có tổn hao lõi lớn

– Đáp ứng tần số của Cuộn cảm



(a)- Điện trở có trị số lớn

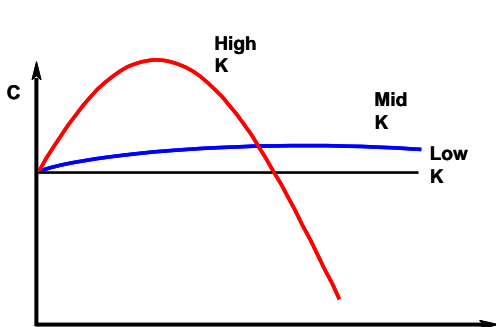


(b)- Điện trở có trị số nhỏ

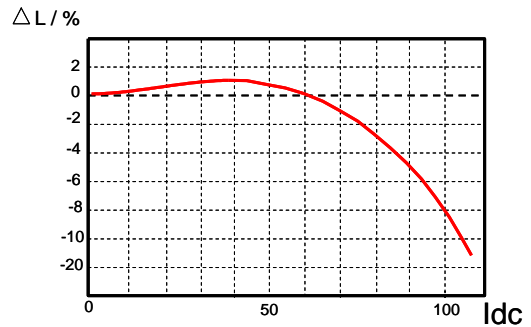
– Đáp ứng tần số của điện trở

+ **Mức tín hiệu thử**

Tín hiệu thử xoay chiều (AC) có thể ảnh hưởng đến kết quả đo của một số linh kiện. Ví dụ kết quả đo tụ điện ceramic phụ thuộc vào mức điện áp thử có dạng như 0-a. Sự phụ thuộc này cũng thay đổi theo hằng số điện môi K của vật liệu. Trị số điện cảm của cuộn cảm có lõi cũng phụ thuộc vào mức dòng điện thử do hiện tượng điện từ trễ của vật liệu chế tạo lõi. Sự phụ thuộc này được minh họa như 0-b.



(a)



(b)

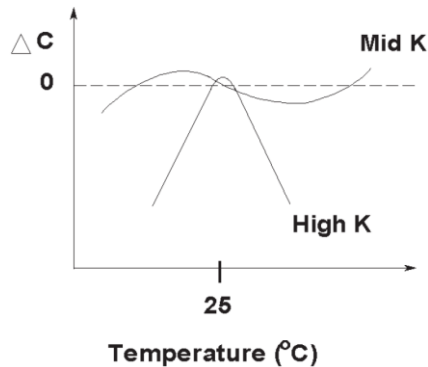
– Điện dung và điện cảm phụ thuộc và mức tín hiệu thử

+ Điện áp định thiên DC

Điện áp định thiên DC của tín hiệu thử ảnh hưởng rất phổ biến đến các linh kiện tích cực như Điốt, BJT, FET,... Các loại linh kiện như tụ điện Ceramic có hằng số điện môi cao cũng phụ thuộc vào thành phần một chiều DC của điện áp thử. Cuộn cảm loại có lõi cũng có trị số điện cảm phụ thuộc vào thành phần một chiều DC của dòng điện thử, do đặc tính bão hoà từ của vật liệu lõi.

+ Nhiệt độ

Hầu hết trị số của các linh kiện đều phụ thuộc vào nhiệt độ. Hệ số nhiệt là một tham số quan trọng của điện trở, tụ điện, cuộn cảm. α là độ thị biểu diễn sự thay đổi của điện dung với hằng số điện môi khác nhau theo nhiệt độ.



– Điện dung phụ thuộc nhiệt độ

+ Các yếu tố khác

Một số yếu tố môi trường vật lý và điện khác cũng ảnh hưởng đến kết quả đo trở kháng của linh kiện như: độ ẩm, trường điện từ trường ngoài, ánh sáng, áp suất, thời gian,...

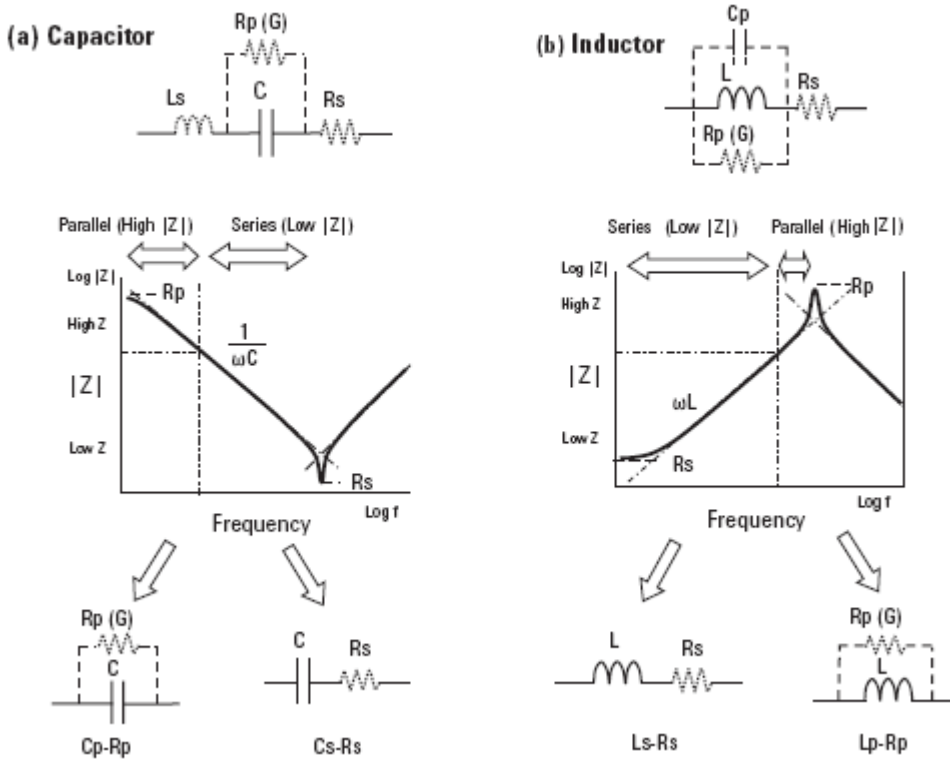
9.2.2. Mô hình mạch tương đương của các linh kiện

Mặc dù mô hình mạch tương đương của các linh kiện có các tham số ký sinh khá phức tạp, nó có thể được rút gọn bằng mô hình mạch song song hoặc nối tiếp đơn giản, trở kháng tương đương được biểu diễn thành phần thực (điện trở tương đương) và

thành phần ảo (điện kháng tương đương). Ví dụ trong 0-a biểu diễn mô hình tương đương tổng quát của tụ điện gồm: Điện dung C , các tham số ký sinh như điện trở nối tiếp R_s , điện cảm nối tiếp L_s , điện trở song song R_p . Khảo sát đặc tuyến tần số của tụ điện này, khi tụ làm việc ở vùng tần số thấp hơn nhiều tần số tự cộng hưởng SRF, có thể bỏ qua thành phần điện cảm ký sinh L_s . Trong dải tần thấp này tụ điện C có dung kháng lớn, điện trở ký sinh song song R_p càng có ảnh hưởng lớn, còn điện trở ký sinh nối tiếp R_s không đáng kể có thể bỏ qua. Như vậy có thể thay thế sơ đồ mạch tương đương tổng quát của tụ bằng mạch tương đương song song gồm có C và R_p . Còn ở tần số cao thì dung kháng của tụ điện C nhỏ, nên có thể bỏ qua R_p và điện trở R_s là khá đáng kể. Như vậy có thể thay thế sơ đồ tương đương tổng quát của tụ bằng sơ đồ tương đương nối tiếp gồm C và R_s .

Tóm lại tụ điện làm việc ở tần số thấp có thể thay thế bằng sơ đồ tương đương song song, còn tụ điện làm việc ở tần số cao thì thay thế bằng sơ đồ tương đương nối tiếp.

Phân tích tương tự với cuộn cảm có sơ đồ tương đương tổng quát như 0-b, với cuộn cảm làm việc ở tần số thấp có thể thay thế bằng sơ đồ tương đương nối tiếp, còn cuộn cảm làm việc ở tần số cao thì thay thế bằng sơ đồ tương đương song song.

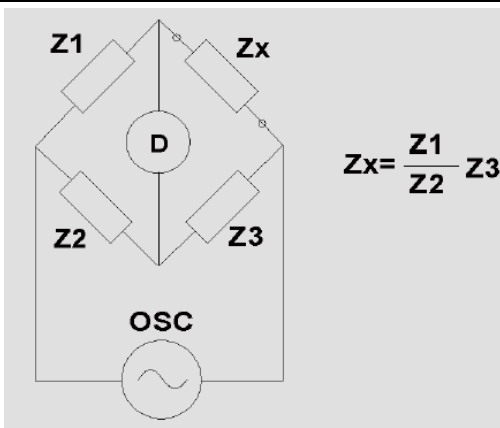


– Mô hình mạch tương đương của linh kiện

9.2.3. Tổng quan các phương pháp đo trở kháng

Có nhiều phương pháp đo trở kháng của mạch và linh kiện điện tử. Mỗi phương pháp có những ưu nhược điểm riêng. Không có một phương pháp đo nào đáp ứng được tất cả các khả năng và yêu cầu đo. Do đó tùy theo dải tần, dải trình đo, các yêu cầu và điều kiện đo mà lựa chọn các phương pháp đo phù hợp. Trong phần này sẽ giới thiệu tổng quan các phương pháp đo và nêu ra những ưu và nhược điểm của chúng.

1. Phương pháp cầu 4 nhánh cân bằng



- Sử dụng cầu 4 nhánh cân bằng như hình vẽ bên. Trong đó trở kháng cần đo Z_x được mắc vào một nhánh cầu, 3 nhánh cầu còn lại mắc các trở kháng mẫu Z_1, Z_2, Z_3 .

- Nguồn tín hiệu hình sin OSC được điều chỉnh ở tần số làm việc của Z_x .

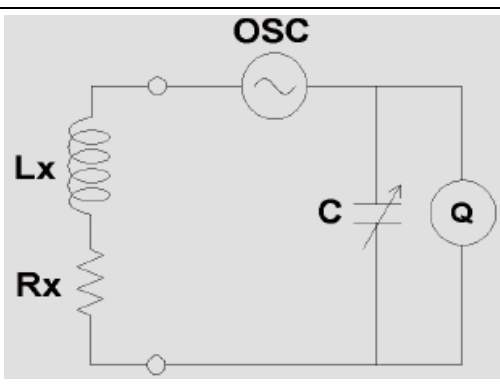
- Thiết bị chỉ thị cân bằng D (có thể sử dụng điện kế, Vôn met, Ampe mét, Ô-xi-lô, Tai nghe... Khi D chỉ thị 0 nghĩa là không có dòng qua D thì cầu đạt trạng thái cân bằng.

- Điều chỉnh một hoặc một số trở kháng mẫu để cầu cân bằng, khi đó Z_x được tính theo tham số của các trở kháng mẫu dựa vào điều kiện cầu cân bằng:

$$Z_1 \cdot Z_3 = Z_x \cdot Z_2$$

$$\Rightarrow Z_x = \frac{Z_1}{Z_2} \cdot Z_3$$

2. Phương pháp cộng hưởng



- Ứng dụng nguyên lý cộng hưởng của mạch LC. Nguyên lý đo này thường được sử dụng để xác định hệ số phẩm chất Q.

- Mắc nối tiếp trở kháng cần đo với trở kháng mẫu. Sử dụng trở kháng

mẫu (điện dung hoặc điện cảm mẫu) có tính chất ngược với trở kháng cần đo. Ví dụ Trở kháng cần đo Z_x có tính chất cảm kháng và mô hình tương đương nối tiếp (L_x và R_x) thì sơ đồ nguyên lý mạch đo như hình bên và tụ điện mẫu C được sử dụng.

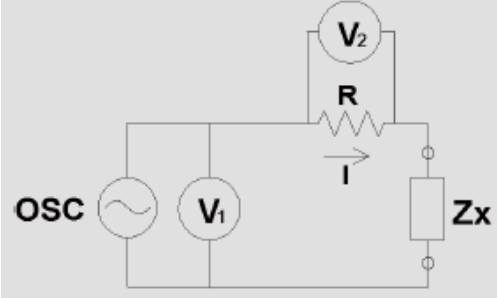
- Nguồn tín hiệu hình sin OSC có biên độ E không đổi và thường được điều chỉnh tại tần số làm việc của Z_x .

- Sử dụng Vôn met Q (đo trị số hiệu dụng hoặc đỉnh) để đo điện áp trên C . Có thể khắc độ thang đo Q trên vôn met này.

- Khi đo điều chỉnh tụ điện mẫu C để mạch chỉ thị trên Q lớn nhất, khi đó mạch cộng hưởng:

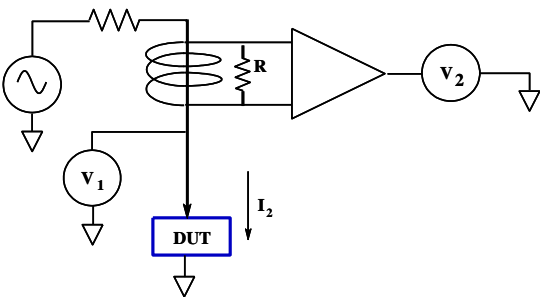
$$X_c = \frac{U_c}{I_c} = \frac{R_x \cdot U_c}{E}$$
$$\Rightarrow Q_x = \frac{|X_L|}{R_x} = \frac{|X_C|}{R_x} = \frac{U_c}{E}$$

3. Phương pháp I-V tần thấp



$$Z_x = \frac{V_1}{I} = \frac{V_1}{V_2} R$$

- Thường sử dụng đầu rò dòng



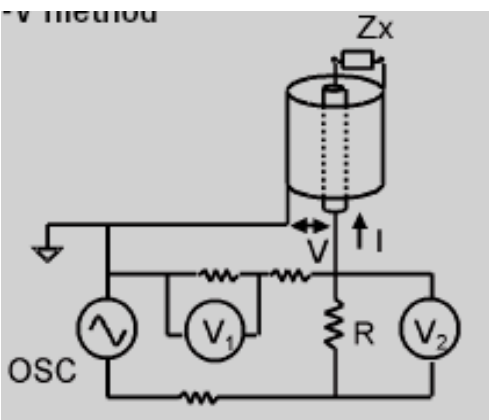
- Trở kháng cần đo Z_x có thể được xác định từ giá trị điện áp và dòng điện qua nó. Trong đó dòng điện có thể được tính thông qua đo điện áp trên điện trở R mắc nối tiếp với Z_x .

$$Z_x = \frac{V_1}{I} = \frac{V_1}{V_2} \cdot R$$

- Thang đo điện trở trong đồng hồ vạn năng là một ứng dụng của phương pháp này, với $V_1 = \text{const}$, dùng Ampe met để đo dòng.

4. Phương pháp FR I-V

Sơ đồ đo trở kháng thấp

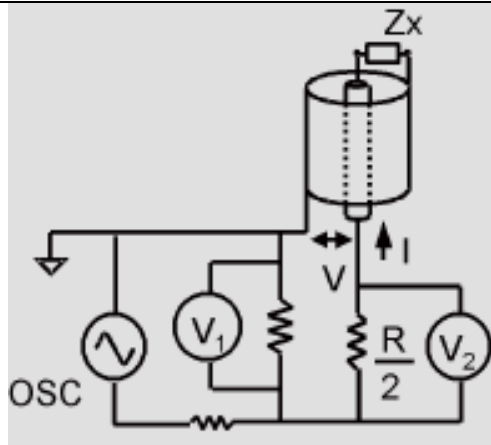


Sơ đồ đo trở kháng cao

- Phương pháp đo này có cùng nguyên tắc với phương pháp I-V ở trên, nhưng cấu hình mạch đo khác nhau nhờ sử dụng mạch đo được phối hợp trở kháng (50Ω) và công đo nối với cáp đồng trục độ chính xác cao. Có hai cách mắc Vôn mét và Ampe mét khác nhau để phù hợp với phép đo trở kháng thấp và trở kháng cao.

- Nguồn tín hiệu hình sin OSC điều chỉnh ở tần số radio.

- Dòng điện qua Z_x được xác định



thông qua đo điện áp trên điện trở R xác định. Trong thực tế biến áp cao tần suy hao thấp được sử dụng để thay thế R. Tuy nhiên nhược điểm của biến áp là suy hao lớn ở đoạn tần thấp.

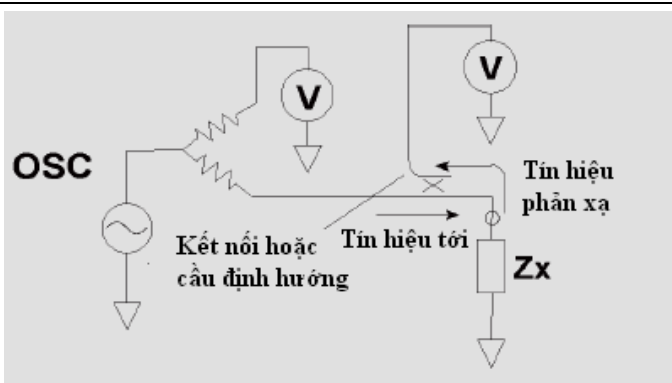
+ Theo sơ đồ đo trở kháng thấp:

$$Z_x = \frac{V}{I} = \frac{2R}{\frac{V_2}{V_1} - 1}$$

+ Theo sơ đồ đo trở kháng cao:

$$Z_x = \frac{V}{I} = \frac{R}{2} \left(\frac{V_1}{V_2} - 1 \right)$$

5. Phương pháp phân tích mạch điện



- Phương pháp này chủ yếu dùng trong dải siêu cao tần.

- Hệ số phản xạ được là tỉ số giữa tín hiệu phản xạ và tín hiệu tới. Sử dụng kết nối hoặc cầu định hướng để thu tín hiệu phản xạ từ nguồn:

$$\Gamma = \frac{V_R}{V_{INC}} = \frac{Z_X - Z_0}{Z_X + Z_0}$$

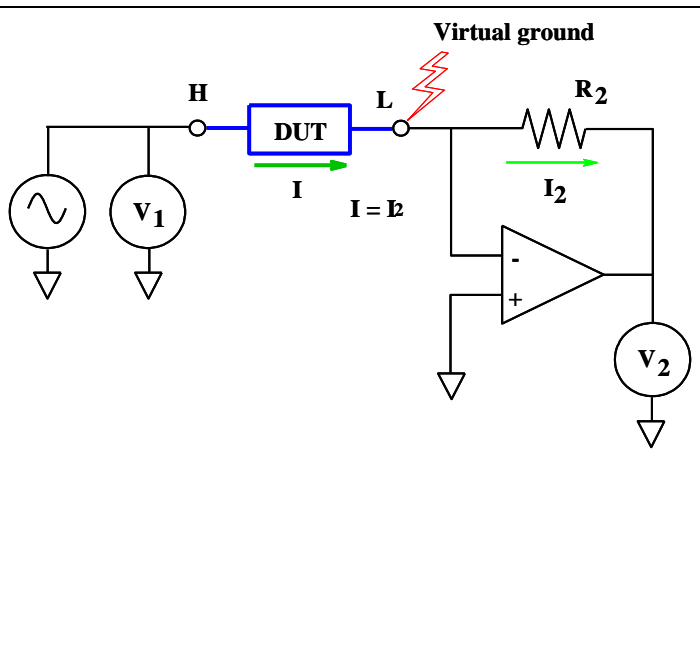
(Z_0 : trở kháng sóng của đường truyền)

- Bộ phân tích mạch điện vừa có nhiệm vụ tạo ra

tín hiệu truyền tới tải vừa có nhiệm vụ thu tín hiệu phản xạ cũng như tính toán và đo hệ số phản xạ.

- Phương pháp này còn được sử dụng để chế tạo máy đo phản xạ miền thời gian TDR

6. Phương pháp cầu tự cân bằng



- Sơ đồ mạch đo theo phương pháp này như hình vẽ. Trong đó sử dụng mạch Khuếch đại thuật toán làm phần tử tạo ra sự cân bằng giữa dòng I trên Z_x (DUT) và dòng I_2 trên R_2 .

$$V_2 = I_2 R_2$$

$$Z_{(DUT)} = \frac{V_1}{I_2} = \frac{V_1 R_2}{V_2}$$

Ngoài 6 phương pháp tổng quát kể trên, khi đo điện trở, tụ điện thuần còn có thể sử dụng phương pháp biến đổi thời gian – xung. Nguyên lý chung của phương pháp này là biến đổi các tham số mạch về các đại lượng như điện áp, tần số, thời gian... nhờ các khâu biến đổi thẳng hay tạo ra các đại lượng mẫu thay đổi theo quy luật nào đó, so sánh với các đại lượng cần đo trong các mạch biến đổi cân bằng, và các đại lượng đó được đo bằng phương pháp đếm xung và hiển thị số.

9.2.2. So sánh các phương pháp đo

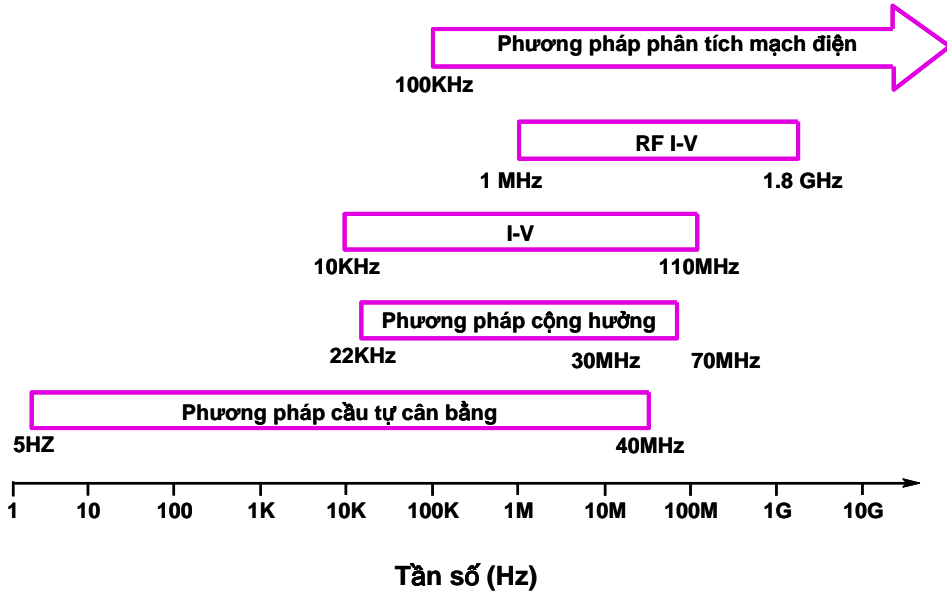
Phương pháp	Ưu điểm	Nhược điểm	Dải tần ứng dụng	Ứng dụng đo lường
Phương pháp cầu 4 nhánh cân bằng	<ul style="list-style-type: none"> - Độ chính xác cao (0.1%). - Dải tần rộng nếu sử dụng nhiều loại cầu khác nhau. - Giá thành thấp. 	<ul style="list-style-type: none"> - Cần phải điều chỉnh cầu cân bằng. - Dải tần hẹp nếu chỉ sử dụng một loại cầu. 	DC ÷ 300MHz	Sử dụng cho các phòng thí nghiệm về chuẩn đo lường
Phương pháp cộng hưởng	<ul style="list-style-type: none"> - Có độ chính xác cao cho phép đo đo Q cao và D nhỏ. 	<ul style="list-style-type: none"> - Phải điều chỉnh cộng hưởng. - Độ chính xác của phép đo trở kháng thấp 	10kHz ÷ 100 kHz.	<ul style="list-style-type: none"> - Phép đo hệ số phẩm chất và Hệ số tổn hao của linh kiện
Phương pháp I-V	<ul style="list-style-type: none"> - Dễ sử dụng. - Phép đo linh kiện đã được nối đất. - Phù hợp với nhu cầu đo kiểu sử 	<ul style="list-style-type: none"> - Dải tần bị giới hạn bởi biến áp sử dụng cho đầu rò dòng. 	10 kHz ÷ 100 MHz	<ul style="list-style-type: none"> - Đo mạch và linh kiện có nối đất

Chương 9 – Đo tham số của mạch và linh kiện điện tử

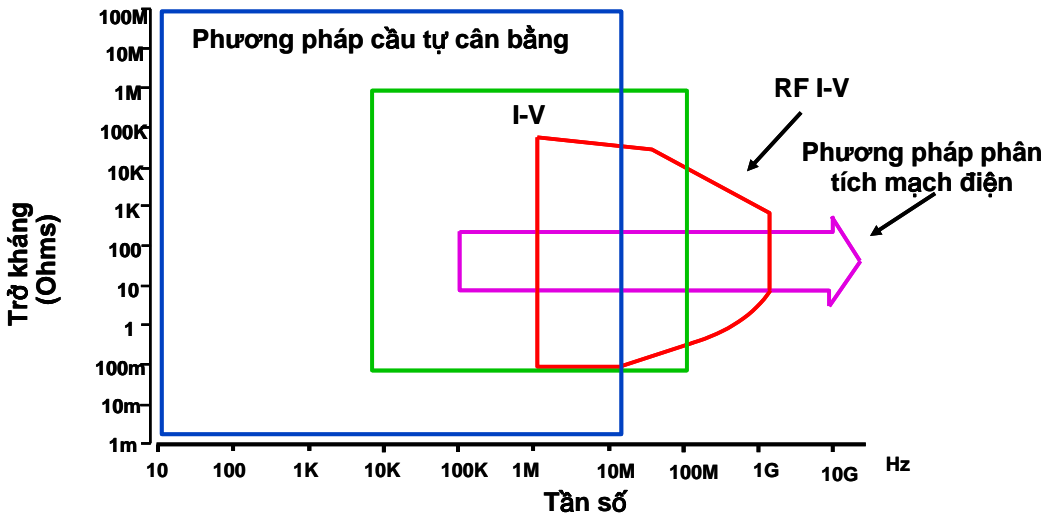
	dụng đầu rò dòng.			
Phương pháp RF I-V	<ul style="list-style-type: none"> - Độ chính xác cao (1%) - Dải trình đo trở kháng rộng ở tần số cao. 	<ul style="list-style-type: none"> - Dải tần số làm việc bị giới hạn bởi các biến áp được sử dụng ở các đầu đo. 	1Mhz ÷ 3 GHz	<ul style="list-style-type: none"> - Đo các linh kiện ở dải RF và siêu cao tần
Phương pháp phân tích mạch điện	<ul style="list-style-type: none"> - Dải tần đo cao - Độ chính xác cao khi trở kháng cần đo gần bằng với trở kháng đặc tính của đường truyền. 	<ul style="list-style-type: none"> - Phải thực hiện quá trình điều chuẩn mỗi khi thực hiện phép đo. - Dải trình đo trở kháng nhỏ. 	Lớn hơn 300 kHz	<ul style="list-style-type: none"> - Đo các linh kiện ở dải RF và siêu cao tần
Phương pháp cầu tự cân bằng	<ul style="list-style-type: none"> - Có độ chính xác cao nhất (0.05%), - Dải tần đo thấp - Dễ sử dụng 	<ul style="list-style-type: none"> - Không sử dụng ở tần số cao 	20 Hz ÷ 110MHz	<ul style="list-style-type: none"> - Thường được sử dụng cho các máy đo RLC, xác định các tham số C, L, D, Q, R, X, G, B, Z,

Chương 9 – Đo tham số của mạch và linh kiện điện tử

				Y,...
--	--	--	--	-------



– Phương pháp đo và dải tần ứng dụng



– Phương pháp đo và dải trình đo

Ví dụ máy đo của hãng Agilent (HP) theo các phương pháp đo khác nhau:

Phương pháp đo	Máy đo
Phương pháp cộng hưởng	HP 42851A Q Adapter (with HP 4285A)

Phương pháp I-V	HP 41941A Impedance Probe HP 4193A Vector Impedance Meter
Phương pháp RF I-V	HP 4286A RF LCR Meter HP 4291A Impedance/Material Analyzer
Phương pháp phân tích mạch điện	HP 4195A Network/Spectrum Analyzer with HP 41951A Impedance Test Set HP 4396A Network/Spectrum Analyzer with HP 43961A Impedance Test Kit HP 8751A Network Analyzer HP 8752C/8753D RF Network Analyzers HP 8510B Network Analyzer HP 8719C/8720C Network Analyzers
Phương pháp cầu tự cân bằng	HP 4263A LCR Meter HP 427xA LCR Meters HP 4284A Precision LCR Meter HP 4285A Precision LCR Meter HP 4192A LF Impedance Analyzer HP 4194A Impedance/Gain-Phase Analyzer
TDR	HP 54121T Digitizing Oscilloscope and TDR HP 8752C/8753D RF Network Analyzers HP 8510B Network Analyzer HP 8719C/8720C Network Analyzers

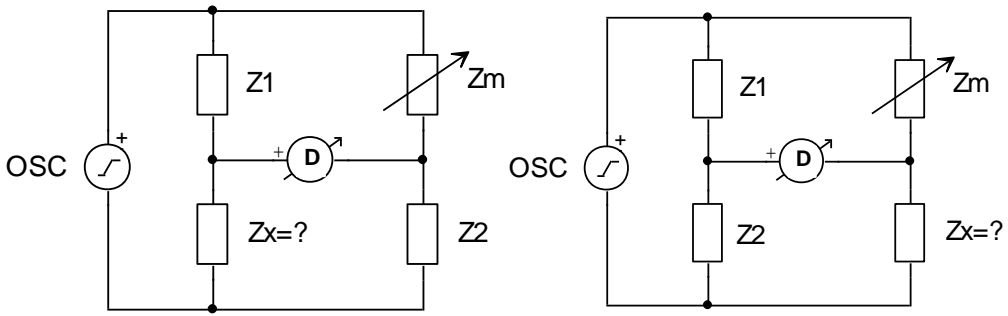
9.3. ỨNG DỤNG CỦA CÁC PHƯƠNG PHÁP ĐO TRỞ KHÁNG

Có thể sử dụng các phương pháp khác nhau để đo trở kháng của linh kiện hoặc mạch điện tử. Mỗi phương pháp có những ưu nhược điểm riêng và thường được ứng dụng đo khác nhau để phát huy những ưu điểm của chúng. Với các phương pháp này có ứng dụng để chế tạo các máy đo trở kháng (máy đo RLC, hay máy phân tích trở kháng,...) Ngoại trừ phương pháp cầu 4 nhánh cân bằng, các phương pháp còn lại đều có thể xây dựng các máy đo trở kháng hiển thị số nhờ sử dụng các loại Vôn mét số.

9.3.1. Phương pháp cầu 4 nhánh cân bằng

Phương pháp cầu 4 nhánh cân bằng được sử dụng rộng rãi trong để đo điện trở, điện cảm, điện dung, góc tổn hao của tụ, hệ số phẩm chất của cuộn cảm. Nguyên lý chung của cầu 4 nhánh là mỗi nhánh cầu có thể mắc hỗn hợp các điện trở, điện dung, điện cảm hay chỉ một loại ..., Z_x cần đo thường được mắc ở một nhánh và điều chỉnh tham số ở các nhánh cầu còn lại để mạch cân bằng, thông thường người ta chỉ điều chỉnh tham số của một nhánh cầu Z_m , 2 nhánh còn lại giữ không đổi. Như vậy có thể có 2 loại cầu đo là cầu tỷ số và cầu tích số.

Yêu cầu nguồn cung cấp OSC cho mạch cầu đo phải là điện áp điều hoà vì điều kiện cân bằng chỉ thực hiện với một trị số tần số đã được xác định, thông thường sử dụng thêm bộ khuếch đại chọn lọc tần số ở mạch chỉ thị để làm giảm ảnh hưởng của các thành phần hài và tăng độ chính xác của phép đo. Ngoài ra cũng phải kể đến ảnh hưởng do hiện tượng ghép tạp tán giữa các linh kiện, phải dùng các phần tử có kích thước bé và có bọc kim.



(a) – Cầu tích số

(b) – Cầu tỉ số

– Cầu đo 4 nhánh cân bằng

+ Cầu tích số (0-a)

Với cầu tích số Z_m mắc ở nhánh cầu đối xứng với Z_x , điều chỉnh trở kháng Z_m (thường có khắc độ) để cầu cân bằng, khi đó điện kế D chỉ 0.

- Điều kiện cân bằng cầu là:

$$Z_1 \cdot Z_2 = Z_m \cdot Z_x$$

$$\Leftrightarrow |Z_1| \cdot \exp(j\varphi_1) \cdot |Z_2| \cdot \exp(j\varphi_2) = |Z_m| \cdot \exp(j\varphi_m) \cdot |Z_x| \cdot \exp(j\varphi_x)$$

$$\Leftrightarrow |Z_1| \cdot |Z_2| \cdot \exp(j(\varphi_1 + \varphi_2)) = |Z_m| \cdot |Z_x| \cdot \exp(j(\varphi_m + \varphi_x))$$

$$\Rightarrow |Z_1| \cdot |Z_2| = |Z_m| \cdot |Z_x| \text{ - Điều kiện cân bằng biên độ.}$$

$$\Rightarrow \varphi_1 + \varphi_2 = \varphi_m + \varphi_x \text{ - Điều kiện cân bằng pha.}$$

Vậy phải điều chỉnh đồng thời cân bằng pha và cân bằng biên độ. Thông thường Z_1 và Z_2 là các điện trở thuần có trị số cố định nên $\varphi_1 = \varphi_2 = 0$, do đó $\varphi_m + \varphi_x = 0 \Rightarrow \varphi_m = -\varphi_x$. Nếu Z_m và Z_x là 2 điện kháng thì chúng phải khác tính chất để đảm bảo cân bằng pha. Thường chọn biểu thức Z_m đồng dạng với biểu thức của Y_x hoặc biểu thức Y_m đồng dạng với biểu thức của Z_x .

+ Cầu tỉ số (0-b).

Với cầu tỉ số Z_m mắc ở nhánh cầu kề với Z_x , điều chỉnh trở kháng Z_m (thường có khắc độ) để cầu cân bằng, khi đó điện kế D chỉ 0.

- Điều kiện cân bằng cầu là:

$$Z_1 \cdot Z_x = Z_2 \cdot Z_m$$

$$\Leftrightarrow |Z_1| \cdot |Z_x| \cdot \exp(j(\varphi_1 + \varphi_x)) = |Z_2| \cdot |Z_m| \cdot \exp(j(\varphi_2 + \varphi_m))$$

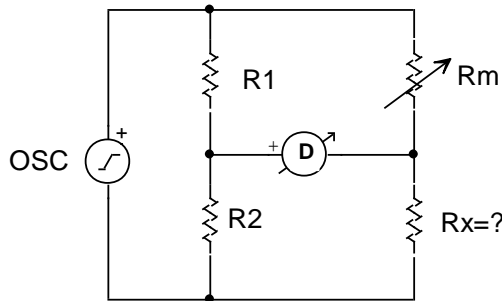
$\Rightarrow |Z_1| \cdot |Z_x| = |Z_2| \cdot |Z_m|$ - Điều kiện cân bằng biên độ.

$\Rightarrow \varphi_1 + \varphi_x = \varphi_2 + \varphi_m$ - Điều kiện cân bằng pha.

Vậy phải điều chỉnh đồng thời cân bằng pha và cân bằng biên độ. Thông thường Z_1 và Z_2 là các điện trở thuần có trị số cố định nên $\varphi_1 = \varphi_2 = 0$, do đó $\varphi_m = \varphi_x$. Nếu Z_m và Z_x là 2 điện kháng thì chúng phải cùng tính chất để đảm bảo cân bằng pha. Thường chọn biểu thức Z_m đồng dạng với biểu thức của Z_x hoặc biểu thức Y_m đồng dạng với biểu thức của Y_x .

a. Cầu đo điện trở

Để đo điện trở ta có thể dùng cầu tỷ số hoặc cầu tích số đều thuận lợi như nhau. Ví dụ sử dụng cầu tỷ số.



- Cầu đo điện trở (cầu Weatstone)

Khi cầu cân bằng ta có $R_x = \frac{R_2}{R_1} R_m$

Vậy để điều chỉnh cầu cân bằng thay đổi tỷ số R_2/R_1 và điều chỉnh R_m để cầu cân bằng.

Độ nhạy của cầu bằng tích độ nhạy của mạch cầu và độ nhạy của thiết bị chỉ thị. Độ nhạy của mạch cầu là tỷ số giữa sự thay đổi điện áp trên đường chéo chỉ thị và sự thay đổi điện trở nhánh R_x ,

có thể chứng minh được rằng mạch cầu có độ nhạy cực đại khi các điện trở tất cả các nhánh cầu bằng nhau.

Biểu thức xác định sai số tương đối của mạch cầu đo như sau:

$$\delta_{R_x} \ll \delta_{R_1} \ll \delta_{R_2} \ll \delta_{R_m}$$

Sai số do hạn chế về độ nhạy của thiết bị chỉ thị tính bằng tỷ số giữa ngưỡng độ nhạy và độ nhạy của thiết bị chỉ thị.

Ngoài ra còn phải kể đến sai số lượng tử bằng 1 đơn vị đề các nhỏ nhất của thang khắc độ trên các hộp điện trở mẫu.

Phép đo điện trở dùng cầu có độ chính xác cao, các điện trở mẫu dùng trong các nhánh cầu thường được làm bằng manganin có hệ số nhiệt nhỏ, độ ổn định cao theo thời gian.

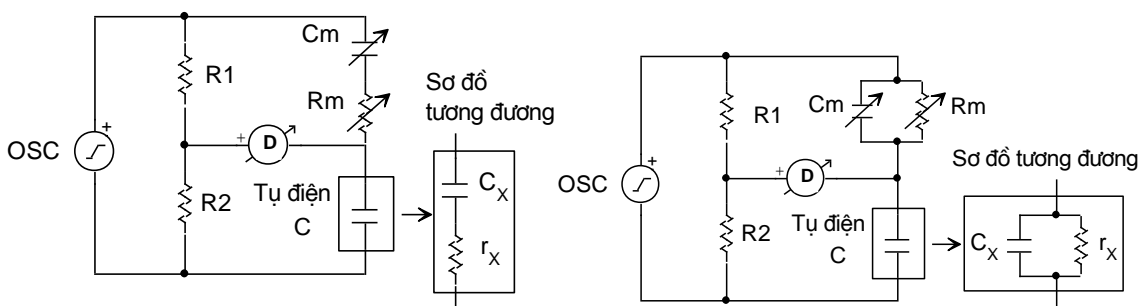
b. Cầu đo điện dung

Tụ điện lý tưởng không tiêu thụ công suất, nhưng thực tế trong tụ có tổn hao công suất được đặc trưng bằng điện trở tổn hao r_x .

- Với tụ điện làm việc ở tần số cao sử dụng sơ đồ tương đương nối tiếp (tụ điện lý tưởng C_x mắc nối tiếp với điện trở tổn hao r_x).

- Với tụ điện tổn làm việc ở tần số thấp sử dụng sơ đồ tương đương song song (tụ điện lý tưởng C_x mắc song song với điện trở tổn hao r_x).

Thường sử dụng tụ điện mẫu do đó để đo điện dung ta dùng cầu tỷ số là thuận lợi hơn cả. Do sử dụng cách mắc Z_m như sơ đồ tương đương của tụ điện.



- (a) – Cầu đo tụ điện ở tần số cao
 tần số thấp
 – Cầu tỉ số đo điện dung

+ **Cầu đo tụ điện ở tần số cao:** Mắc sơ đồ đo như 0-a. Sử dụng C_m và R_m là các điện dung và điện trở thuần điều chỉnh được, và có khắc độ và mắc nối tiếp với nhau. Ban đầu điều chỉnh R_m để D chỉ nhỏ nhất, sau đó điều chỉnh C_m để D chỉ thị 0, khi đó cầu cân bằng:

$$Z_1 \cdot Z_m = Z_2 \cdot Z_x$$

$$\Leftrightarrow R_1 \left(R_m - j \cdot \frac{1}{\omega C_m} \right) = R_2 \left(r_x - j \cdot \frac{1}{\omega C_x} \right)$$

$$\Leftrightarrow \begin{cases} r_x = \frac{R_1}{R_2} \cdot R_m \\ C_x = \frac{R_2}{R_1} C_m \end{cases}$$

Hệ số tổn hao của tụ ở tần số cao:

$$D_m = \frac{P_{th}}{P_{pk}} = \operatorname{tg} \delta = \frac{r_x}{|X_C|} = \omega C_x r_x = \omega C_m R_m$$

+ **Cầu đo tụ điện ở tần số thấp:** Mắc sơ đồ đo như 0-b. Sử dụng C_m và R_m là các điện dung và điện trở thuần điều chỉnh được và có khắc độ và mắc song song với nhau. Ban đầu điều chỉnh R_m để D chỉ nhỏ nhất, sau đó điều chỉnh C_m để D chỉ thị 0, khi đó cầu cân bằng:

$$Z_1 \cdot Z_m = Z_2 \cdot Z_x$$

$$Z_1 \cdot Y_x = Z_2 \cdot Y_m$$

$$\Leftrightarrow R_1 \left(\frac{1}{r_x} + j \cdot \omega \cdot C_x \right) = R_2 \left(\frac{1}{R_m} + j \cdot \omega \cdot C_m \right)$$

$$\Leftrightarrow \begin{cases} r_x = \frac{R_1}{R_2} \cdot R_m \\ C_x = \frac{R_2}{R_1} C_m \end{cases}$$

Hệ số tổn hao của tụ ở tần số thấp:

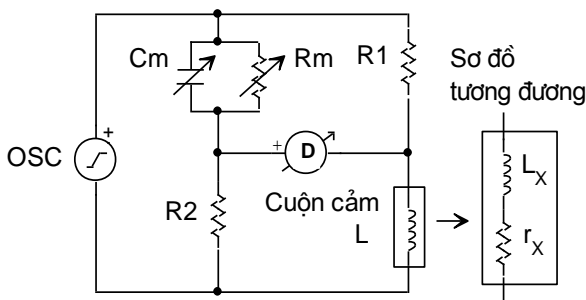
$$D_{//} = \frac{P_{th}}{P_{pk}} = \operatorname{tg} \delta = \frac{X_c}{r_x} = \frac{1}{\omega C_x r_x} = \frac{1}{\omega C_m R_m}$$

c. Cầu đo điện cảm

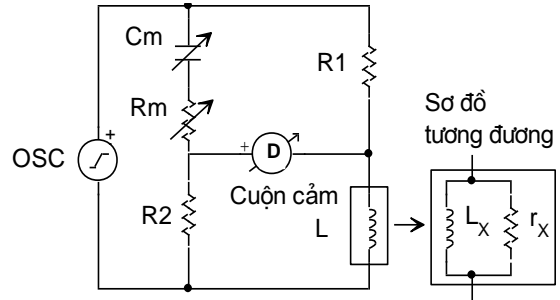
Cuộn cảm lý tưởng không tiêu thụ công suất, nhưng thực tế trong cuộn cảm có tổn hao công suất và được đặc trưng bằng điện trở tổn hao r_x . Các thông số của một cuộn cảm là điện cảm L_x , điện trở tổn hao r_x và hệ số phẩm chất của cuộn dây Q .

Để đo điện cảm ở tần số cao và để việc điều chỉnh thuận lợi người ta thường dùng các điện dung mẫu, muốn vậy ta phải mắc theo sơ đồ cầu tích số (Nếu dùng điện cảm mẫu để đo thì 2 cuộn cảm gây nhiều ảnh hưởng đến nhau khó điều chỉnh cân bằng).

Khi tần số làm việc lớn coi sơ đồ tương đương cuộn cảm gồm L_x và r_x mắc song song còn (Cuộn cảm có tổn hao nhỏ), còn ở dải tần số thấp coi sơ đồ tương đương cuộn cảm gồm L_x và R_x mắc nối tiếp. (Cuộn cảm có tổn hao lớn).



(a) – Cầu Maxwell



(b) Cầu Hay

– Cầu tích số đo điện cảm

+ **Cầu đo cuộn cảm ở tần số thấp:** Mắc sơ đồ đo như 0-

a. Sử dụng C_m và R_m là các điện dung và điện trở thuận điều chỉnh

được, và có khắc độ và mắc song song với nhau (biểu thức của Y_m và Z_x đồng dạng). Ban đầu điều chỉnh R_m để D chỉ nhỏ nhất, sau đó điều chỉnh C_m để D chỉ thị 0, khi đó cầu cân bằng:

$$\begin{aligned} Z_x \cdot Z_m &= Z_1 \cdot Z_2 \\ \Leftrightarrow Z_x &= Z_1 \cdot Z_2 \cdot Y_m \\ r_x + j\omega L_x &= R_1 R_2 \left(\frac{1}{R_m} + j\omega C_m \right) \\ \Leftrightarrow \begin{cases} r_x = \frac{R_1 R_2}{R_m} \\ L_x = R_1 R_2 C_m \end{cases} \end{aligned}$$

Hệ số tổn hao của cuộn cảm có tổn hao nhỏ:

$$Q_{nt} = \frac{P_{pk}}{P_{th}} = \frac{X_L}{r_x} = \frac{\omega L_x}{r_x} = \omega C_m R_m$$

+ **Cầu đo cuộn cảm ở tần số cao:** Mắc sơ đồ đo như 0-b. Sử dụng C_m và R_m là các điện dung và điện trở thuần điều chỉnh được, và có khắc độ và mắc nối tiếp với nhau (biểu thức của Z_m và Z_x đồng dạng). Ban đầu điều chỉnh R_m để D chỉ nhỏ nhất, sau đó điều chỉnh C_m để D chỉ thị 0, khi đó cầu cân bằng:

$$\begin{aligned} Z_x \cdot Z_m &= Z_1 \cdot Z_2 \\ \Leftrightarrow Z_m &= Z_1 \cdot Z_2 \cdot Y_x \\ R_m - j \frac{1}{\omega C_m} &= R_1 R_2 \left(\frac{1}{r_x} - j \frac{1}{\omega L_x} \right) \\ \Leftrightarrow \begin{cases} r_x = \frac{R_1 R_2}{R_m} \\ L_x = R_1 R_2 C_m \end{cases} \end{aligned}$$

Hệ số tổn hao của cuộn cảm có tổn hao lớn:

$$Q_{//} = \frac{P_{pk}}{P_{th}} = \frac{r_x}{X_L} = \frac{r_x}{\omega L_x} = \frac{1}{\omega C_m R_m}$$

Các sơ đồ cầu đo điện trở, tụ điện có thể sử dụng để đo trở điện trở, điện dung của các đôi dây trong cáp điện thoại, hay cáp điện lực.

9.3.2. Phương pháp cộng hưởng

Nguyên lý của phương pháp đo thông số mạch điện bằng phương pháp cộng hưởng là lợi dụng hiện tượng cộng hưởng của mạch dao động, phương pháp này có độ chính xác khá cao và dùng được ở các dải tần sử dụng trong điện tử – viễn thông.

Các nguyên nhân chủ yếu gây sai số của phương pháp này là sự không chính xác vị trí điểm cộng hưởng của mạch điện; do sự không ổn định của tần số bộ tạo dao động; do ảnh hưởng các thông số điện kháng tạp tán của mạch đo, sai số của phương pháp này khoảng 25%.

So với phương pháp cầu, thì phương pháp cộng hưởng có ưu điểm là đo được trị số các thông số của phần tử cần đo tại tần số công tác của phần tử đó, có thể đo được các trị số rất nhỏ do tần số của nguồn đo cũng lớn tới hàng trăm MHz.

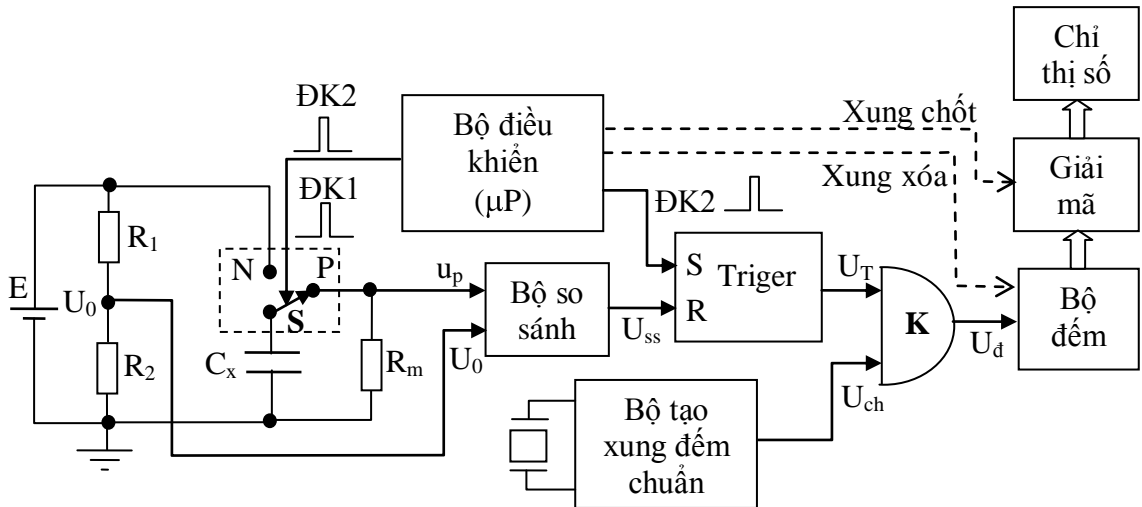
Phương pháp cộng hưởng thường được sử dụng để chế tạo máy đo hệ số phẩm chất Q với độ chính xác khá cao. Bên cạnh đó có thể sử dụng phương pháp này để đo điện dung, điện cảm và điện trở của linh kiện cũng như mạch điện. Sinh viên tự tìm hiểu các sơ đồ đo này.

9.3.3. Phương pháp cầu tự cân bằng

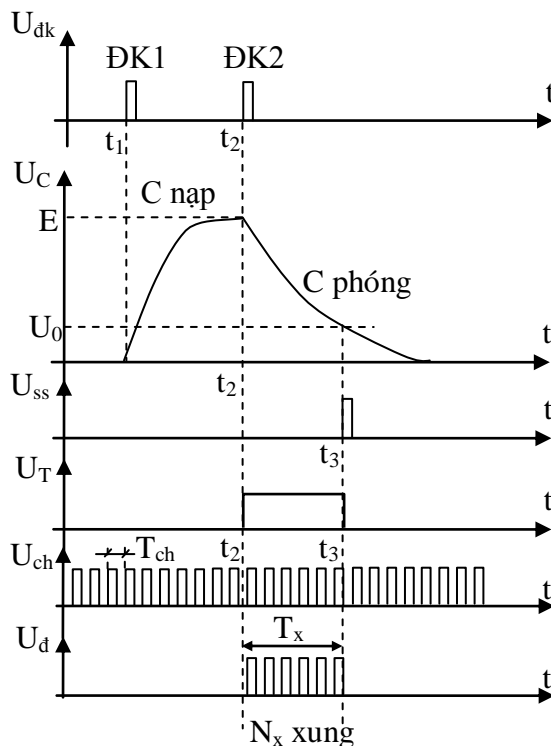
9.3.4. Phương pháp biến đổi thời gian - xung

Phương pháp này được sử dụng khá phổ biến để xây dựng các thiết bị đo điện trở, điện dung hiển thị số. Ưu điểm của máy đo theo phương pháp này là dễ đọc kết quả đo, có độ chính xác khá

cao, tuy nhiên cấu tạo thiết bị đo phức tạp hơn. Sau đây ta sẽ xét một phương pháp đo điện trở và điện dung thông qua biến đổi thời gian – xung.



– Sơ đồ khối máy đo điện dung theo phương pháp thời gian - xung



– Giải đồ thời gian minh họa hoạt động của máy đo điện dung

Phương pháp biến đổi thời gian – xung này thực hiện điều khiển việc sử dụng nguồn mẫu việc nạp cho tụ điện mẫu C_m (nếu

đo điện trở) hay tụ điện cần đo C_x (nếu là đo điện dung) và phóng điện qua điện trở cần đo R_x hay điện trở mẫu R_m . Thời gian phóng của tụ sẽ tỉ lệ với điện dung và điện trở, đo thời khoảng thời gian này bằng phương pháp đếm xung.

Sơ đồ khối của máy đo điện dung C_x chỉ thị số dựa trên nguyên lý biến đổi thời gian – xung như 0 và giản đồ thời gian minh họa hoạt động như 0.

Nguyên lý hoạt động của máy đo như sau:

- Khi máy không hoạt động chuyển mạch điện tử S ở trạng thái mở, $U_C=0V$.

- Khi bắt đầu đo tại thời điểm t_1 bộ điều khiển phát ra xung xoá bộ đếm và điều khiển ĐK1 đưa chuyển mạch S về vị trí nạp N, tụ cần đo C_x nhanh chóng được nạp tới điện áp của nguồn E.

- Đến thời điểm t_2 , Bộ điều khiển phát ra xung ĐK2 đưa chuyển mạch về vị trí phóng P, tụ điện C_x phóng điện qua điện trở mẫu R_m , đồng thời xung ĐK2 cũng được đưa tới đầu vào S thiết lập Trigger lên trạng thái cao '1', lúc này khoá K mở, xung đếm chuẩn qua khoá kích thích bộ đếm.

- Điện áp trên tụ u_C giảm đến thời điểm t_3 khi đó $u_C(t_3) = U_0 = E \frac{R_2}{R_1 + R_2}$ thì đầu ra của bộ so sánh có 1 xung ra tác động vào đầu vào xóa R làm Triger, xóa trạng thái thấp '0', khoá K sẽ đóng, kết thúc quá trình đếm, giả sử tổng số xung đếm được là N_x . Thời điểm nay Bộ điều khiển phát ra xung chốt để đưa số xung N_x này đưa qua mạch giải mã và đưa tới màn hiển thị số là kết quả của điện dung cần đo C_x .

Tụ C_x phóng điện qua điện trở mẫu R_m với hằng số phóng là $\tau_p=R_m C_x$, biểu thức điện áp của tụ trong quá trình phóng là :

$$u_C(t) = E \cdot e^{\frac{-(t-t_2)}{\tau_p}} = E \cdot e^{\frac{-(t-t_2)}{R_m C_x}}$$

$$\Rightarrow u_C(t_3) = E \cdot e^{\frac{-(t_3-t_2)}{R_m C_x}} = E \cdot e^{\frac{-T_x}{R_m C_x}} = U_0$$

$$\text{Chọn } U_0 = E \frac{R_2}{R_1 + R_2} = \frac{E}{e} \Rightarrow E \cdot e^{\frac{-T_x}{R_m C_x}} = E \cdot e^{-1}$$

$$T_x = R_m C_x = N_x \cdot T_{ch}$$

$$\Rightarrow C_x = \frac{1}{R_m f_{ch}} N_x$$

Chọn $\frac{1}{R_m f_{ch}} = const$, vậy C_x tỷ lệ với số xung đếm được N_x .

Ví dụ $f_{ch} = 1\text{MHz}$, $R_m = 1\text{M}\Omega \Rightarrow C_x = N_x$ (pF)

Thay đổi R_m thì có thể chuyển mạch thang đo điện dung từ 1000pF đến 100 μ F.

Cũng phương pháp đo như trên nếu thay các điện trở mẫu bằng các điện dung mẫu thì có thể đo được điện trở bằng các thiết bị chỉ thị số.

Ngoài nguyên tắc hoạt động ở trên, máy đo theo điện dung, điện trở có thể được xây dựng theo nguyên tắc đếm xung trong khoảng thời gian nạp điện tích của tụ từ điện áp nạp bằng 0 đến điện áp bằng E/e .

Đánh giá sai số của máy đo: Sai số của kết quả đo C_x bao gồm các thành phần sai số chính như sau:

- Sai số lượng tử $\left| \frac{\pm 1}{N_x} \right|$, ví dụ nếu đo điện dung 1000pF thì ứng với 1000 xung đếm, sai số đếm xung là ± 1 , sai số tương đối là 0,1%.

- Sai số của tần số xung đếm chuẩn $\left| \frac{\Delta f}{f_{ch}} \right|$

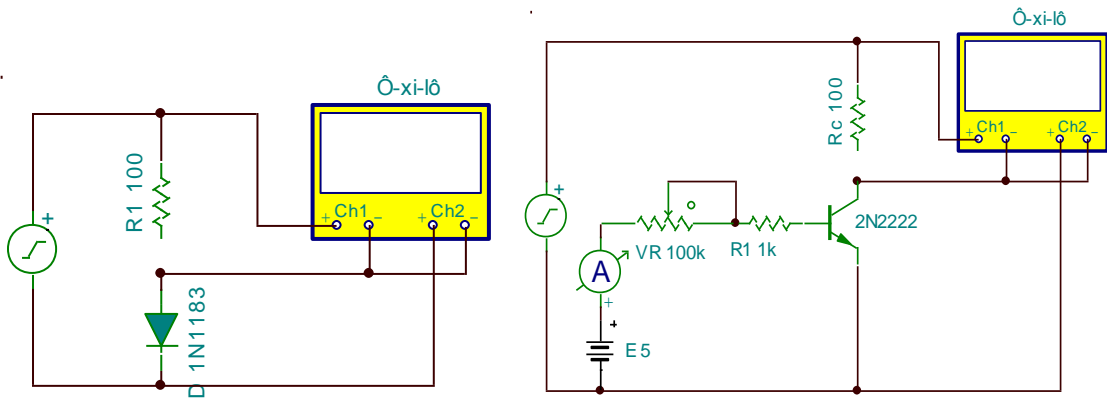
- Sai số do độ trễ của bộ so sánh và Triger.

- Sai số của điện trở mẫu.

9.4. ĐO THAM SỐ VÀ ĐẶC TÍNH CỦA LINH KIỆN VÀ MẠCH PHI TUYẾN

9.4.1. Vẽ đặc tuyến Vôn-Ampe.

Thay đổi điện áp đặt vào mạch, xác định dòng điện ứng với mỗi thay đổi đó, từ đó ghi lại kết quả và vẽ được đặc tuyến Vôn-ampe của mạch. Có thể dùng Ô-xi-lô để tự động vẽ đặc tuyến Vôn-ampe của linh kiện, mạch điện rất thuận tiện. Ví dụ sơ đồ nguyên lý mạch đo để vẽ đặc tuyến Vôn-ampe của điốt và đặc tuyến ra của BJT dùng Ô-xi-lô (đã trình bày trong chương 4) như hình dưới đây:



– Sơ đồ mạch đo để vẽ đặc tuyến Vôn-Ampe của điốt và đặc tuyến ra của BJT

9.4.2. Vẽ đặc tuyến biên độ tần số của mạng 4 cực.

Muốn vẽ được đặc tuyến biên độ tần số của mạng 4 cực có thể dùng dao động điều hoà tác động vào đầu vào, cho tần số biến đổi xác định biên độ của điện vào và ra của mạng 4 cực từ đó ghi lại và vẽ được đặc tuyến biên độ tần số của mạng 4 cực đó – phương pháp lấy từng điểm. Cách làm này thường không chính xác lắm nhiều công. Thực tế thường dùng các thiết bị tự động vẽ đặc tuyến biên độ tần số – còn gọi là các máy Vobulator. Máy Vobulator có

thể được cấu tạo theo nguyên lý sử dụng mạch tương tự hay dùng kỹ thuật số và có cài đặt vi xử lý. Trong phần này chủ yếu xét máy Vobulator dùng kỹ thuật tương tự sử dụng máy phát điều tần và màn chỉ thị CRT để biểu diễn được đặc tuyến biên độ tần số của mạng 4 cực trên màn hình.

9.5. ĐO LƯỜNG, KIỂM NGHIỆM CÁC MẠCH ĐIỆN TỬ SỐ VÀ VI XỬ LÝ

9.5.1. Khái niệm và đặc tính chung của mạch số

Các thiết bị dùng mạch điện tử số và vi xử lý cũng cần kiểm tra để phán đoán hư hỏng như những thiết bị khác. Song có các lý do:

- Với các thiết bị tương tự, (mạch điện dùng kỹ thuật tương tự dựa trên cơ sở hàm thời gian và tần số), thì có thể dùng các thiết bị như ôxilô, máy phân tích phổ, vôn-mét điện tử để đo lường, kiểm tra.

- Thiết bị dùng kỹ thuật mạch điện tử số, có vi xử lý thì hoạt động trên cơ sở xử lý số liệu, nên không thể dùng các thiết bị đo thông thường như trên.

- Vấn đề kiểm tra là khá phức tạp, thậm chí việc sửa chữa còn khó khăn hơn là chế tạo một máy mới. Do thiết bị có dùng vi xử lý là cần nhiều thủ tục phức tạp, cần người điều hành hiểu biết sâu sắc về thiết bị.

Nếu những thủ tục kiểm tra không được thiết kế trước, thì hầu như không kiểm soát nổi hệ thống.

Để lập bộ kiểm tra thiết bị có hệ thống vi xử lý cần chú ý các đặc điểm:

- Hệ thống vi xử lý điều khiển lưu lượng thông tin số liệu, với tổ hợp những từ, số nhị phân có độ dài khác nhau một cách ngẫu nhiên, và thời gian tồn tại cũng thay đổi.

- Hệ thống vi xử lý có cấu trúc rất phức tạp, có nhiều đường vận chuyển số liệu được điều khiển bởi chương trình. Chương trình có được thực hiện tốt hay không là nhờ quan hệ thời gian giữa sự thay đổi của tín hiệu đầu vào và đầu ra.

- Hệ thống vi xử lý có khác nhau cơ bản với các thiết bị đa năng chỉ có kết cấu mạch cứng. Ví dụ như muốn thay đổi một chức năng nào đó, thay vì thay đổi phần cứng mạch điện, thì lại thay đổi chương trình thuật toán chứa trong ROM.

- Tín hiệu thông tin số không lặp lại, tồn tại trong khoảng thời gian cực ngắn. Sự kiện xảy ra trong thiết bị có vi xử lý có tốc độ rất cao rất nhanh.

- Hệ thống vi xử lý có sử dụng bus hai chiều, nó càng phức tạp khi cần thông dịch xem nó là địa chỉ hay số liệu.

- Thiết bị kiểm tra phải kiểm soát một số rất lớn các hoạt động cơ bản.

Trong các thiết bị dùng vi xử lý, chương trình xử lý có thể lên tới hàng ngàn bước thực hiện.

Những hỏng hóc liên quan tới bộ vi xử lý là rất khó phát hiện, lại càng khó hơn khi muốn cô lập nó ra. Vì vậy, những thiết bị kỹ thuật kiểm tra truyền thống thông thường rất dễ sai lầm khi đo lường chúng.

Do những lý do trên, cùng với sự phát triển của vi xử lý, việc tìm ra phương tiện và kỹ thuật mới mà hữu hiệu cho việc kiểm tra chúng là vấn đề rất cần được nghiên cứu.

Những hình thức và phương pháp kiểm nghiệm đã được sử dụng là:

- Tự động chuẩn đoán (dự đoán có chương trình).
- Kiểm nghiệm thống kê.
- Phân tích logic.
- Phân tích theo nhận dạng (theo mã chỉ dẫn)

Ta sẽ xét các phương pháp trên.

Phương pháp tự động chuẩn đoán

Là phương pháp sử dụng một chương trình chuẩn đoán ở ngay bên trong của thiết bị, để gỡ rối, kiểm tra, phát hiện điểm hỏng.

Chương trình chuẩn đoán có thể tự động khởi động, hoặc được khởi động bởi người sử dụng.

Trong một vài loại thiết bị, nó lần lượt kiểm tra các chức năng, phần tử của thiết bị và đưa ra màn chỉ thị những thông báo trạng thái một cách vắn tắt và có thể tham khảo theo hướng dẫn của tài liệu sử dụng để phát hiện lỗi. Do vậy cũng ít cần sự phân tích về phương pháp này.

Phương pháp kiểm nghiệm thống kê

Là phương pháp dựa trên cơ sở coi hoạt động của thiết bị giống như tổ hợp liên tiếp các trạng thái đo. Vì vậy người ta không quan tâm lắm tới quá trình hoạt động, mà có thể tiến hành kiểm nghiệm hệ thống, các trạng thái khác nhau được mô phỏng giả.

Để làm được điều này, cần thiết đưa thiết bị bộ tạo chuyển mạch. Với sự trợ giúp của bộ phận này, có thể tạo ra tất cả các trạng thái có thể.

Việc lựa chọn một tổ hợp nhất định của các chuyển mạch cho phép đưa tín hiệu tới kênh địa chỉ và điều khiển tương ứng (ví dụ

RAM), và kiểm tra khả năng làm việc của thiết bị. Cũng ít cần quan tâm nhiều đến phương pháp này.

9.5.2. Các phương pháp phân tích

9.5.2.1. Phương pháp phân tích logic

Phương pháp phân tích logic sử dụng ba loại thiết bị phân tích logic là:

- Bộ phân tích trạng thái logic.
- Bộ phân tích biểu đồ thời gian (định thời) logic.
- Bộ phát tín hiệu đồng bộ.

a. Khái niệm

Trước khi đưa ra những nguyên tắc của thiết bị, cần xác định thêm các khái niệm trạng thái logic và biểu đồ thời gian của thiết bị điện tử số.

Trạng thái logic:

Tín hiệu nhị phân dùng trong mạch điện tử số sử dụng hai mức điện áp rõ rệt: một mức được coi là logic “0”, mức kia là logic “1”.

Trong mạch điện thực tế, những mức này không được định nghĩa với trị số điện áp chính xác, mà nó sẽ ở trong một khoảng giá trị điện áp nào đó. Ví dụ như đối với họ vi mạch TTL LSI, mức logic 0 là trong khoảng điện áp nhỏ hơn 0,4v và mức điện áp lớn hơn 2,4v được coi là mức logic 1. Nói cách khác, logic 0 là mức thấp và logic 1 là mức cao, và cách quy ước này coi là logic khẳng định (logic dương). Nếu mức điện áp thấp được quy ước là mức 1, thì cách quy ước gọi mạch điện được xây dựng trên cơ sở của logic phủ định (logic âm).

Sự tổ hợp của một chuỗi các số các số logic 0 và 1 tại đầu ra của mạch số quyết định trạng thái của nó.

Biểu đồ thời gian của tín hiệu logic:

Trong quá trình phân tích hệ thống, gỡ rối chương trình, kiểm tra hoặc tìm lỗi của một hệ có vi xử lý, việc nghiên cứu và biểu diễn của dãy số liệu theo thời gian có thể nhiều khi cho biết về hệ thống hơn hẳn so với bảng trạng thái logic.

Những nhược điểm đặc trưng cho mạch tuyến tính cũng có thể xảy ra trong mạch số, ví dụ như méo sườn xung, sự không ổn định và nhấp nháy khi chuyển mạch.

Ba dạng biểu diễn kết quả phân tích

Ta có thể biểu diễn thông tin nhận được trong việc thử nghiệm các mạch số dưới ba dạng sau:

- Bảng trạng thái.
- Biểu đồ thời gian.
- Các thẻ trạng thái

1. Hiện thị bảng trạng thái được dùng để phân tích trạng thái logic. Nó cho phép quan sát trạng thái logic dưới dạng bảng số: Hệ cơ số 2, Hệ cơ số 8, Hệ cơ số 10, Hệ cơ số 16. Sự hiện thị này đôi khi được gọi là sự hiện thị phản ánh thông tin trong vùng số liệu.

2. Biểu đồ thời gian logic được biểu diễn thông qua màn hình tương tự như màn hình ôxilô nhiều kênh bình thường có thể quan sát đồng thời 8 biểu đồ thời gian cùng một lúc.

3. Tám thẻ trạng thái: Khi biểu diễn dưới dạng “tám thẻ trạng thái”, ta không dùng bảng bit mà dùng ma trận vạch sáng. Ở đây mỗi vạch tương ứng với một byte nhất định. Qua quan hệ giữa các vạch sáng trên màn hình, có thể quan sát quá trình xử lý số liệu trong mạch.

Tám thẻ trạng thái cho phép dễ dàng kiểm tra trạng thái chức năng của các mạch số làm việc tuần hoàn.

Khi dùng phân tích logic theo chương trình phương pháp hiển thị tám thẻ trạng thái như miêu tả ở trên để kiểm tra hoạt động chương trình hệ thống vi xử lý, ta có được những dạng đặc biệt riêng. Nếu nắm vững cách phân biệt các dạng hình ảnh đặc trưng cho từng hệ thống vi xử lý riêng, thì có thể dễ dàng kiểm tra quá trình hoạt động của chương trình.

b. Thiết bị phân tích trạng thái logic (Logic State Analyzers)

Để có thể phân tích, tìm ra hỏng hóc một cách có hiệu quả. Bộ phân tích trạng thái logic (đôi khi còn gọi là bộ phân tích đồng bộ) phải có những yêu cầu sau:

1- Số liệu cần phải được đọc và hiển thị dạng nhị phân, để dễ đọc mà không cần bất cứ một sự thông dịch nào.

2- Có đủ đầu vào để trong một thời điểm có thể cùng lúc hiển thị, kiểm tra toàn bộ một từ số liệu.

3- Một từ kích khởi phải được yêu cầu bởi một từ số liệu riêng, duy nhất trong một chuỗi vào.

4- Phải có một sự trễ cần thiết để đủ thời gian chuyển số hiển thị đến từ cần tham khảo.

5- Phải có khả năng lưu trữ để lưu trữ các sự kiện xảy ra.

6- Việc nối máy phân tích vào hệ thống phải đảm bảo không ảnh hưởng đến những tham số của hệ thống hoặc làm thay đổi sự hoạt động của chương trình.

7- Đầu đo cần được nối với máy phân tích một cách chắc chắn nhất trong suốt quá trình kiểm tra, đo thử.

8- Màn hiển thị phải dễ đọc dễ hiểu.

Như vậy, có nghĩa là: Số liệu phân tích được đưa vào thể hiện dưới dạng mã nhị phân, tức là dưới dạng tổ hợp các bit; cần có đủ số lượng các đầu vào ra song song để có thể cho phép kiểm

tra đồng thời một từ nguyên vẹn; vấn đề điều khiển số liệu ở đầu vào và phân định chu kỳ trong thiết bị thử nghiệm cần được tiến hành bằng một xung đồng bộ duy nhất; khoảng thời gian cần thiết để xử lý số liệu của thiết bị để xử lý số liệu của thiết bị phân tích cần phải rất ngắn; việc kết nối thiết bị phân tích với mạch cần khảo sát phải không làm ảnh hưởng tới các thông số của mạch cũng như không đòi hỏi phải thay đổi chế độ hay chương trình làm việc của mạch; đầu vào của thiết bị phải có cấu trúc sao cho có thể dễ dàng kết nối với mạch cần khảo sát; thiết bị phải có màn hình hiển thị để quan sát và nhận dạng để xử lý thông tin.

Theo yêu cầu thứ hai đã có nhà sản xuất thiết bị phân tích trạng thái có thể 8, 16, 32 hay 64 kênh.

c. Thiết bị phân tích biểu đồ thời gian Logic (Logic timing Analyzers)

Thiết bị phân tích trạng thái logic cho phép xác định hiện tượng (và đôi khi ngay cả vị trí) xuất hiện hư hỏng của mạch số được thử nghiệm. Tuy nhiên sau đó vẫn cần đòi hỏi tìm hiểu thêm về tính chất và nguyên nhân của hư hỏng. Lỗi sai sót thường xuất hiện do xung nhiễu trong thời gian ngắn; do đầu vào tín hiệu không đồng thời, mất đồng bộ, do câu lệnh sai. Trong những tình huống đó, việc sử dụng thiết bị phân tích biểu đồ thời gian logic (cũng còn có thể gọi là thiết bị phân tích lệnh đồng bộ) là rất hiệu quả. Nó cũng đặc biệt tiện lợi để kiểm tra các thiết bị giao diện chuẩn đối với các thông tin trên kênh truyền điều khiển, các số liệu được truyền qua các thiết bị vào/ra.

Khi phân tích theo thời gian, phải khảo sát tín hiệu và các quá trình có khoảng thời gian rất nhỏ so với thời gian của một từ, vì vậy tần số làm việc, tốc độ lấy mẫu của thiết bị phân tích biểu đồ

thời gian logic càng lớn hơn nhiều so với thiết bị trạng thái logic khi cùng làm việc với một dạng số liệu.

Trong đa số các trường hợp thì các thiết bị phân tích biểu đồ thời gian logic đều có khả năng làm việc trong cả hai chế độ; đồng bộ và dị bộ (không đồng bộ). Cách thứ hai có tốc độ làm việc cao hơn. Tốc độ cực đại phụ thuộc vào yêu cầu của thiết bị phải làm việc. Người ta đã sản xuất các thiết bị có tốc độ nhanh với tần số trên 20, 50, 100 và 200 MHz. Thiết bị có tốc độ nhanh là vô cùng cần thiết để khảo sát hệ thống vi xử lý. Ví dụ với vi xử lý Intel 8080A, mặc dù thời gian nhịp là 500ns (tần số nhịp là 2 MHz), nhưng thông tin trạng thái được truyền theo đường số liệu 8 bit, chỉ cho phép xử lý trong khoảng thời gian rất ngắn, bằng chu kỳ đồng bộ của hệ thống, nghĩa là cỡ 50ns. Trong khoảng thời gian này có một từ trạng thái (8 bit) qua và các trạng thái logic thay đổi ở hai đường đồng bộ. Để phân tích biểu đồ thời gian tương ứng với tín hiệu nêu trên, khoảng thời gian 50ns phải được chia thành 5 phần, để mỗi phần là 10ns. Rõ ràng điều này chỉ thực hiện khi tốc độ lấy mẫu (thời điểm tác động) của thiết bị phân tích không nhỏ hơn 100MHz. Có thể bổ sung thêm trong ví dụ đã nêu là kể cả với các hệ vi xử lý có tốc độ thấp (1-2MHz), thời gian lưu giữ số liệu vào và ra không thể vượt quá 10ns. Vì vậy, để phân tích quan hệ thời gian giữa tín hiệu của vi xử lý và các vi mạch ngoại vi nhất thiết phải có thiết bị phân tích có tốc độ nhanh. Ưu điểm rất quan trọng của phân tích thời gian logic mà không thể có ở phân tích trạng thái logic là khả năng phát hiện tín hiệu giả, thường là những xung gây nhiễu có độ rộng xung rất nhỏ trong dòng số liệu. Nó có thể phá vỡ hoạt động chức năng thông thường của hệ thống số mà trong chế độ hoạt động đồng bộ khó có thể phát hiện được. Trong một số các thiết bị phân tích trạng thái logic, có thể thấy các mạch flip-flop đặc biệt, cho phép ghi lại các xung giả (thậm chí có thể

phát hiện các xung có độ rộng 5 ns). Những mạch như vậy, các xung hẹp sẽ được mở rộng tới mức gần bằng khoảng thời gian lấy mẫu, điều đó cho phép phát hiện xung giả một cách đảm bảo.

Để dễ dàng quan sát số liệu, ở bộ phân tích biểu đồ thời gian, bộ hiển thị của nó có sử dụng con trỏ. Con trỏ là một vạch thẳng đứng, có thể di chuyển con trỏ dọc theo màn hình và dừng lại ở bất kỳ điểm mong muốn khảo sát nào. Với sự trợ giúp của con trỏ ta dễ dàng xác định sự dịch chuyển tương đối theo thời gian của một điểm trên biểu đồ thời gian với các điểm khác. Ở một vài thiết bị phân tích khác, lại có hai con trỏ như vậy, nó cho phép đo trực tiếp được khoảng thời gian giữa hai điểm giữa hai con trỏ mà không cần phải tính toán gì thêm.

Bộ phân tích thời gian logic được thiết kế cùng với một ôxilô hay được thiết kế phối ghép với một ôxilô riêng, để có thể hiển thị biểu đồ thời gian. Có loại được thiết kế hiển thị một bảng biểu đồ thời gian, tùy theo yêu cầu sử dụng.

9.5.2.2. Phương pháp phân tích nhận dạng mã địa chỉ (Signature Analysis)

Như đã phân tích, việc thử nghiệm đối với hệ thống vi xử lý và các thiết bị số có dùng vi xử lý là công việc rất khó khăn. Thiết bị phân tích trạng thái logic đã khảo sát ở phần trên chỉ giải quyết được một phần của vấn đề. Nó giúp sự dõi theo từng bước việc của bộ vi xử lý thông qua các chương trình thực hiện. Tuy nhiên quá trình tìm kiếm và phát hiện nguyên nhân hư hỏng đòi hỏi nhiều công sức và khả năng có thể phân tích tốt được những kết quả, những hình ảnh thu được. Ta cũng không loại trừ hoàn toàn khả năng sử dụng của các máy đo truyền thống trong lĩnh vực thời gian hay lĩnh vực tần số, như ôxilô, máy phân tích phổ, vôn-mét điện tử,... Song để xác định được nguyên nhân hư hỏng gây nên bởi vi

xử lý hoặc các phân mạch nối ghép với nó thông qua giao diện thì mất quá nhiều thời gian, công sức và cũng cần có những chuyên gia trình độ cao.

Một trong những cách hiệu quả nhất để tìm kiếm hư hỏng trong đa số các thiết bị số và đặc biệt trong các thiết bị có dùng vi xử lý là sử dụng thiết bị phân tích mã chỉ dẫn (Signature Analysis). Nguyên tắc và việc chế tạo các thiết bị này cũng mới được hình thành trong thời gian gần đây.

Tên gọi phân tích “mã chỉ dẫn” được bắt nguồn từ “chữ ký” (signature), nó có rất nhiều nghĩa cho nhiều lĩnh vực khác nhau như âm nhạc, in ấn,... song với nghĩa đơn giản nhất là chữ ký của người mang tên chữ ký đó. Trong vấn đề tìm kiếm hư hỏng của thiết bị số, thì “mã chỉ dẫn” là một số được cấu thành từ 4 ký hiệu chữ và số của hệ mã cơ số 16, được đặc trưng duy nhất cho từng điểm nút của thiết bị được khảo sát.

a. Mô tả bản chất của sự phân tích

Phân tích mã chỉ dẫn là việc so sánh sự trùng hợp giữa mã chỉ dẫn thực của điểm nút cụ thể nào đó được phản ánh trên màn hình phân tích với mã chỉ dẫn của điểm nút này hoặc với bảng hướng dẫn sử dụng thiết bị khảo sát. Sự không trùng hợp của mã chỉ dẫn chứng tỏ về sự hư hỏng, hoạt động chức năng không bình thường của thiết bị. Ví dụ, nếu trên màn hình xuất hiện mã chỉ dẫn F865, còn trên mạch tại điểm nút đã cho thì cần phải có mã chỉ dẫn A953, như vậy rõ ràng là đã có hư hỏng. Để tìm hiểu nguyên nhân, ta có thể tiến hành khảo sát tiếp các điểm nút khác. Bằng cách đó có thể kết luận bộ phận hư hỏng là bộ phận mà ở đầu ra của nó, mã chỉ dẫn thực và mã chỉ dẫn mẫu khác nhau, trong khi ở đầu vào của nó, mã chỉ dẫn thực và mã chỉ dẫn mẫu trùng hợp nhau

Thoạt nhìn bên ngoài, quy trình phân tích mã chỉ dẫn rất giống với quy trình phát hiện hư hỏng trong các thiết bị tương tự. Trên sơ đồ nguyên lý của thiết bị tương tự tại các điểm đặc trưng, người ta chỉ ra hình dạng của tín hiệu và giá trị điện áp tại điểm đó. Có thể dùng ôxilô để quan sát hình dạng của tín hiệu và dùng vôn-mét điện tử để đo giá trị điện áp, qua đó xác định thiết bị khảo sát có làm việc bình thường hay không.

Đối với các thiết bị có chương trình, rất tiếc không thể sử dụng hệ thống kiểm tra dựa trên cơ sở so sánh tình trạng trên ôxilô được vì không thể phân biệt được dãy các giá trị nhị phân trên màn hình. Hơn nữa trong các thiết bị dùng vi xử lý, không có sự tương ứng đồng nhất giữa đặc tính của thiết bị với những điểm nút cụ thể.

Do đó, bộ phân tích mã chỉ dẫn là một công cụ thiết bị rất hiệu quả cho mục đích trên.

b. Nguyên lý tạo lập mã chỉ dẫn

Để có thể tiến hành phân tích mã chỉ dẫn của hệ thống số dùng vi xử lý, nhất thiết phải có tín hiệu thử nghiệm, đó là dãy giá trị nhị phân, nghĩa là dãy xung vuông có độ rộng xung rất nhỏ, biên độ của nó chỉ có thể nhận hai giá trị rất khác nhau theo mức điện áp, được gọi là bit 0 và bit 1.

Dãy các giá trị 0 và 1 gọi là số liệu, được tạo ra nhờ chương trình vi xử lý đặc biệt nằm bên trong thiết bị thử nghiệm. Từ dãy giá trị này hình thành tín hiệu thử nghiệm, dãy thử nghiệm.

Nguyên lý nhận mã chỉ dẫn từ dãy thử nghiệm với sự trợ giúp của thiết bị phân tích được miêu tả trên hình 9-5.

Mã chỉ dẫn được hình thành trong mạch có chứa thanh ghi dịch 16 bit (16 flip – flop), 4 bộ cộng modulo-2 mắc nối tiếp vào đường phản hồi nối từ các đầu ra của các flip-flop thứ 7,9,12 và 16

tới các đầu vào thứ hai của các bộ cộng thứ 1, 2, 3, và 4 một cách tuần tự. Thanh ghi dịch chuyển có hai đầu vào: đầu vào cơ sở, ký hiệu S (Data), được đưa vào là dãy các bit nhị phân. Và đầu vào thứ 2, ký hiệu C (Clock), được đưa vào là xung nhịp (xung đồng bộ). Như vậy, đầu vào D nhận các bit của bộ thử cơ số 2, và đầu vào nhận C nhận xung nhịp mà nó chuyển dịch bit theo bộ ghi.

Đầu vào của mạch chính là cửa vào đầu tiên của bộ cộng modulo-2 thứ nhất. Dãy tín hiệu thử nghiệm được đưa tới đây. Dãy này có thể có độ dài bất kỳ, nhưng kết thúc quá trình bao giờ cũng là một số 16 bit, được lưu lại trong thanh ghi. Số này được biểu diễn dưới dạng mã cơ số 16, đó chính là mã chỉ dẫn thu được từ dãy thử nghiệm cho trước. Chính vì số các mã hiệu trong mã chỉ dẫn nhỏ hơn nhiều so với số bit trong dãy thử nghiệm nên có thể nói thiết bị phân tích mã chỉ dẫn đã thực hiện “nén” thông tin.

Cũng cần phải lưu ý rằng mã 16 bit được dùng trong phân tích mã chỉ dẫn có một số đổi khác so với mã 16 thông thường (0 1 2 3 4 5 6 7 8 9 A B C D E F) và được viết dưới dạng 0 1 2 3 4 5 6 7 8 9 A C F H P U. Việc lựa chọn ký hiệu như trên có liên quan đến việc sử dụng các bộ chỉ thị, thể hiện số và chữ thông qua các segment. Sự thay đổi trên cho phép đọc mã chỉ dẫn dễ dàng hơn và không bị nhầm lẫn. Nếu vẫn sử dụng các mã 16 thông thường, sẽ rất khó phân biệt giữa chữ B với số 8, giữa chữ D với số 0 (xem mã chỉ dẫn như hình 9-6).

Mã chỉ dẫn được hình thành như sau: ở đầu vào của mạch vẽ trên hình 9-5, ta đưa sẵn thử nghiệm nhị phân với độ dài xác định, ví dụ 20 bit (hình 9-7).

Những bit này được đưa tới đầu vào D của thanh ghi sau khi đã đi qua dãy các bộ cộng modulo-2. Ở bộ cộng đầu tiên, mỗi bit của dãy thử nghiệm sẽ được cộng theo modulo-2 với bit thứ 7 của

thanh ghi, bit đầu ra của bộ cộng thứ nhất sẽ được cộng theo modulo-2 với bit thứ 6 của thanh ghi tại bộ cộng thứ 2...

Ở đây có quy luật như sau: nếu tại tất cả các cửa vào thứ 2 của 4 bộ cộng là bit 0 hoặc số chẵn các bộ cộng là bit 1, thì bit được đưa vào đầu vào của mạch sẽ được truyền tới đầu vào D của thanh ghi giữ nguyên giá trị; khi bit 1 xuất hiện ở các cửa vào thứ hai của số lẻ các bộ cộng thì tại đầu vào D của thanh ghi sẽ nhận được bit có giá trị đối so với đầu vào của mạch (theo phép cộng modulo-2 thì kết quả sẽ là 1 khi có bit khác mức logic cộng với, nếu bit cộng với cùng mức thì kết quả là 0).

Trước khi bắt đầu làm việc, tất cả các flip-flop của thanh ghi đều nằm ở trạng thái 0. Xung nhịp đầu tiên được đưa tới cửa vào C của thanh ghi sẽ cho FF1 giá trị bit đầu tiên của dãy thử nghiệm, đưa vào kênh D. Xung nhịp thứ hai sẽ đẩy bit đầu tiên sang bên trái một bước, nghĩa là từ FF1 sang FF2 và đưa tới FF1 giá trị bit thứ hai của dãy. Mỗi xung nhịp lại đẩy giá trị của thanh ghi sang bên trái một bước và đưa vào FF1 giá trị tiếp theo của dãy thử nghiệm. Toàn bộ quá trình này được kết thúc khi và chỉ khi bit thứ 20 của dãy thử nghiệm (trong ví dụ đang xét, chiều dài dãy thử nghiệm là 20), được đưa vào FF1 (sau khi đã đi qua dãy các bộ cộng modulo-2). Mã được tạo thành trong thanh ghi được biểu diễn theo hệ cơ số 16 và nhận được mã chỉ dẫn của dãy thử nghiệm đã cho.

Bây giờ ta xét mối tương quan giữa các mẫu ở dạng nhị phân tại đầu ra và đầu vào của chuỗi bộ cộng modulo-2.

Giả sử rằng chuỗi cập nhật có n bit ở đầu vào: a_1, a_2, \dots, a_n , trong đó a_i là bằng 0 hay bằng 1.

Do đã có quy ước tại thời điểm làm việc ban đầu, đầu ra của các flip-flop của thanh ghi ở trạng thái logic, nên giá trị các đường

hồi tiếp từ đầu ra của các flip-flop 7, 9, 12 và 16 được duy trì ở giá trị 0 logic ít ra trong thười gian tính bằng 7 xung nhịp. Như vậy tính từ thời điểm bắt đầu xuất hiện xung nhịp (clock) thứ nhất tới thời điểm kết thúc xung nhịp thứ 7, thì bit vào thứ 2 của các bộ cộng modulo-1 ở mức 0. Căn cứ vào bảng trạng thái của bộ cộng modulo-2, ta khẳng định chắc chắn rằng trong khoảng thời gian này giá trị của các bit thuộc chuỗi mẫu kiểm tra qua chuỗi bộ cộng modulo-2 hoàn toàn không bị thay đổi. Như vậy 7 bit đầu của hai chuỗi đầu vào và đầu ra là trùng nhau; $a_i = b_i$, với $i = 1, 2, 3, \dots, 9$.

Từ bit thứ 8 trở đi, bit thứ i có giá trị 0 hay 1, được xác định bởi sự cân bằng:

ở đây i nằm trong dải từ 8 đến n ; \square là số bù của a_i ; \square là cộng của modulo -2 .

Nếu trọng số của bit b_{ik} nhỏ hơn hay bằng 0 ($i < k$) thì có thể bỏ qua sự có mặt của bit đó trong biểu thức cộng modulo -2 trên.

Ví dụ:

Giả sử bit đó là b_{10} , $i = 10$ rõ ràng là:

bỏ qua b_{i-16} và b_{i-12}

$$i - 9 = 1$$

$$i - 7 = 3$$

Để có được mã ký hiệu ở dạng nhị phân, ta loại bỏ trước các bit có thứ tự từ $(n-16)$ trở đi trong chuỗi bit b_1, b_2, \dots, b_n ; 16 bit còn lại sẽ là mã ký hiệu chỉ dẫn mong muốn ở dạng nhị phân.

TÀI LIỆU THAM KHẢO

- [1]. Vũ Quý Điềm, *Cơ sở kỹ thuật đo lường điện tử*, Nhà xuất bản khoa học kỹ thuật, 2001.
- [2]. Nguyễn Ngọc Tân, *Kỹ thuật đo*, Nhà xuất bản khoa học kỹ thuật, 2001.
- [3]. Phạm Thượng Hàn, *Kỹ thuật đo lường các đại lượng vật lý*, tập1, tập 2, Nhà xuất bản giáo dục, 1996.
- [4]. Bùi Văn Sáng, *Đo lường điện - vô tuyến điện*, Học viện Kỹ thuật Quân sự, 1996.
- [5]. Bob Witte, *Electronic Test Instruments: Analog and Digital Measurement*, Prentice Hall, 2002.
- [6]. Joseph J. Carr, *Elements of Electronic Instrumentation and Measurement*, 1996.
- [7]. Clyde F. Coombs, *Electronic Instrument Handbook*, McGraw-Hill, 1999.
- [8]. Albert D. Helfrick, William D. Cooper, *Modern Electronic Instrumentation and Measurement Techniques*, Prentice Hall, 1990.
- [9]. David Buchla, Wane McLachlan, *Applied Electronic Instrumentation and Measurement*, Macmillan 1992.

KHOA ĐIỆN TỬ - VIỄN THÔNG
BỘ MÔN ĐIỆN TỬ

ĐO LƯỜNG ĐIỆN TỬ

Biên soạn: Dư Quang Bình

ĐÀ NẴNG - 2000

CHƯƠNG 1: PHÉP ĐO VÀ KỸ THUẬT ĐO ĐIỆN TỬ

Đo lường điện tử là phương pháp xác định trị số của một thông số nào đó ở một cấu kiện điện tử hay hệ thống điện tử. Thiết bị dùng để xác định giá trị được gọi là "thiết bị đo", chẳng hạn, đồng hồ đo nhiều chức năng [multimeter] dùng để đo trị số của điện trở, điện áp, và dòng điện trong mạch điện.

Kết quả đo tùy thuộc vào hạn chế của thiết bị đo. Các hạn chế đó sẽ làm cho giá trị đo được (hay giá trị biểu kiến) hơi khác nhẹ với giá trị đúng (tức là giá trị tính toán theo thiết kế). Do vậy, để quy định hiệu suất của các thiết bị đo, cần phải có các định nghĩa về độ chính xác [accuracy], độ rõ [precision], độ phân giải [resolution], độ nhạy [sensitivity] và sai số [error].

1.1 ĐỘ CHÍNH XÁC [accuracy].

Độ chính xác sẽ chỉ mức độ gần đúng mà giá trị đo được sẽ đạt so với giá trị đúng của đại lượng cần đo. Ví dụ, khi một trị số nào đó đọc được trên đồng hồ đo điện áp [voltmeter] trong khoảng từ 96V đến 104V của giá trị đúng là 100V, thì ta có thể nói rằng giá trị đo được gần bằng với giá trị đúng trong khoảng $\pm 4\%$. Vậy độ chính xác của thiết bị đo sẽ là $\pm 4\%$. Trong thực tế, giá trị 4% của ví dụ trên là 'độ không chính xác ở phép đo' đúng hơn là độ chính xác, nhưng dạng biểu diễn trên của độ chính xác đã trở thành chuẩn thông dụng, và cũng được các nhà sản xuất thiết bị đo dùng để quy định khả năng chính xác của thiết bị đo lường. Trong các thiết bị đo điện tử số, độ chính xác bằng ± 1 số đếm cộng thêm độ chính xác của khối phát xung nhịp hay của bộ gốc thời gian.

a) Độ chính xác của độ lệch đầy thang.

Thông thường, thiết bị đo điện tử tương tự thường có độ chính xác cho dưới dạng phần trăm của độ lệch toàn thang đo [fsd - full scale deflection]. Nếu đo điện áp bằng đồng hồ đo điện áp [voltmeter], đặt ở thang đo 100V (fsd), với độ chính xác là $\pm 4\%$, chỉ thị số đo điện áp là 25V, số đo sẽ có độ chính xác trong khoảng $25V \pm 4\%$ của fsd, hay $(25 - 4)V$ đến $(25 + 4)V$, tức là trong khoảng 21V đến 29V. Đây là độ chính xác $\pm 16\%$ của 25V. Điều này được gọi là *sai số giới hạn*.

Ví dụ trên cho thấy rằng, điều quan trọng trong khi đo là nên thực hiện các phép đo gần với giá trị toàn thang đo nếu có thể được, bằng cách thay đổi chuyển mạch thang đo. Nếu kết quả đo cần phải tính toán theo nhiều thành phần, thì sai số giới hạn của mỗi thành phần sẽ được cộng với nhau để xác định sai số thực tế trong kết quả đo. Ví dụ, với điện trở R có sai số $\pm 10\%$ và dòng điện I có sai số $\pm 5\%$, thì công suất I^2R sẽ có sai số bằng $5 + 5 + 10 = 20\%$. Trong các đồng hồ số, độ chính xác được quy định là sai số ở giá trị đo được ± 1 chữ số. Ví dụ, nếu một đồng hồ có khả năng đo theo 3 chữ số hoặc $3\frac{1}{2}$ chữ số, thì sai số sẽ là $1/10^3 = 0,001 = \pm (0,1\% + 1 \text{ chữ số})$.

b) Độ chính xác động và thời gian đáp ứng.

Một số thiết bị đo, nhất là trong công nghiệp dùng để đo các đại lượng biến thiên theo thời gian. Hoạt động của thiết bị đo ở các điều kiện như vậy được gọi là điều kiện làm việc động. Do vậy, *độ chính xác động* là độ gần đúng mà giá trị đo được sẽ bằng giá trị đúng mà nó sẽ dao động theo thời gian, khi không tính sai số tĩnh.

Khi thiết bị đo dùng để đo đại lượng thay đổi, một thuật ngữ khác gọi là *đáp ứng thời gian* được dùng để chỉ khoảng thời gian mà thiết bị đo đáp ứng các thay đổi của đại lượng đo. Độ trì hoãn đáp ứng của thiết bị đo được gọi là *độ trễ* [lag].

1.2 ĐỘ RÕ [precision].

Độ rõ của thiết bị đo là phép đo mức độ giống nhau trong phạm vi một nhóm các số liệu đo. Ví dụ, nếu 5 phép đo thực hiện bằng một voltmeter là 97V, 95V, 96V, 94V, 93V, thì giá trị trung bình tính được là 95V. Thiết bị đo có độ rõ trong khoảng $\pm 2V$, mà độ chính xác là $100V - 93V = 7V$ hay 7%.

Độ rõ được tính bằng giá trị căn trung bình bình phương của các độ lệch. Ở ví dụ trên,

các độ lệch là:

+ 2, 0, + 1, - 1, - 2. Nên giá trị độ lệch hiệu dụng là:

$$\sqrt{\frac{4+0+1+1+4}{5}} = 2$$

Do đó mức trung bình sai lệch là 2. Như vậy, độ rõ sẽ phản ánh tính không đổi (hay khả năng lặp lại - repeatability) của một số kết quả đo, trong khi độ chính xác cho biết độ lệch của giá trị đo được so với giá trị đúng. Độ rõ phụ thuộc vào độ chính xác. Độ chính xác cao hơn sẽ có độ rõ tốt hơn. Nhưng ngược lại sẽ không đúng. Độ chính xác không phụ thuộc vào độ rõ. Độ rõ có thể rất cao nhưng độ chính xác có thể không nhất thiết là cao. Khi độ chính xác gắn liền với độ lệch thực tế của đồng hồ đo (hoặc số hiển thị thực tế ở đồng hồ số), thì độ rõ gắn liền với sai số ở số đọc của giá trị đo. Sai số như vậy có thể tăng lên do thị sai ở các đồng hồ đo tương tự hoặc không ổn định ở các bộ chỉ thị số.

1.3 ĐỘ PHÂN GIẢI [resolution].

Độ phân giải là sự thay đổi nhỏ nhất ở các giá trị đo được (không phải là giá trị 0) mà một thiết bị đo có thể đáp ứng để cho một số đo xác định. Độ phân giải thường là giá trị vạch chia nhỏ nhất trên thang đo độ lệch. Nếu một ammeter có 100 vạch chia, thì đối với thang đo từ 0 đến 1mA, độ phân giải sẽ là $1\text{mA}/100 = 10\mu\text{A}$. Ở các đồng hồ đo số, độ phân giải là 1 chữ số. Độ phân giải cần phải được cộng thêm với sai số do số đo nằm trong khoảng giữa hai vạch chia lân cận không thể đọc một cách chính xác. Độ phân giải cũng được phản ánh theo sai số của độ rõ ngoài các yếu tố khác như thị sai.

1.4 ĐỘ NHẠY [sensitivity].

Độ nhạy là tỷ số của độ thay đổi nhỏ nhất ở đáp ứng ra của thiết bị đo theo độ thay đổi nhỏ nhất ở đại lượng đầu vào. Ví dụ, nếu độ lệch đầy thang của một ammeter A cho bằng $50\mu\text{A}$, và bằng $100\mu\text{A}$ ở ammeter B, thì ammeter A nhạy hơn so với ammeter B. Độ nhạy được thể hiện cho voltmeter dưới dạng ohm / volt. Một đồng hồ đo có độ lệch đầy thang (fsd) là $50\mu\text{A}$ sẽ có điện trở là $20\,000\Omega$ mắc nối tiếp để cho fsd ở mức 1V, trong khi một đồng hồ có fsd là $100\mu\text{A}$ sẽ có điện trở là $10\,000\Omega$ để cho fsd ở mức 1V. Vậy voltmeter $20\,000\Omega/\text{V}$ có độ nhạy cao hơn so với voltmeter $10\,000\Omega/\text{V}$.

a) Ngưỡng độ nhạy.

Ngưỡng độ nhạy là mức tín hiệu nhỏ nhất có thể được phát hiện dưới dạng có nhiễu và tạp âm. Các tín hiệu rất nhỏ có thể lẫn trong tạp âm, do vậy không thể tăng độ nhạy của một hệ thống đo vô cùng. Thông thường sử dụng phép đo đối với ngưỡng độ nhạy là biên độ của tín hiệu vào mà tỷ số tín hiệu trên nhiễu bằng đơn vị hoặc 0dB.

b) Yêu cầu độ rộng băng tần.

Độ rộng băng tần chọn lọc được dùng để cải thiện mức ngưỡng. Khi tần số nhiễu cao hơn phổ tần của tín hiệu cần đo, thì phải sử dụng mạch lọc thông thấp để tín hiệu truyền qua với mức nhiễu không đáng kể. Nếu nhiễu có tần số thấp hơn phổ tần của tín hiệu đo, thì sử dụng bộ lọc thông cao. Tổ hợp bộ lọc thông thấp và bộ lọc thông cao sẽ suy ra độ rộng băng tần để chặn nhiễu. Nếu nhiễu chiếm độ rộng trong phạm vi phổ tần của tín hiệu cần đo, thì bộ lọc chặn có thể nén nhiễu cùng với một phần nhỏ tín hiệu đo.

1.5 CÁC LOẠI SAI SỐ [errors].

Mỗi thiết bị đo có thể cho độ chính xác cao, nhưng có thể có các sai số do các hạn chế của thiết bị đo, do các ảnh hưởng của môi trường, và các sai số do người đo khi thu nhận các số liệu đo. Các loại sai số có ba dạng: Sai số thô, sai số hệ thống, sai số ngẫu nhiên.

a) Sai số thô.

Các sai số thô có thể quy cho giới hạn của các thiết bị đo hoặc là các sai số do người đo.

Giới hạn của thiết bị đo. Ví dụ như ảnh hưởng quá tải gây ra bởi một voltmeter có độ nhạy kém. Voltmeter như vậy sẽ rẽ dòng đáng kể từ mạch cần đo và vì vậy sẽ tự làm giảm mức điện áp chính xác. Ảnh hưởng do quá tải sẽ được giải thích chi tiết ở mục 1.7.

Sai số do đọc. Là các sai lệch do quan sát khi đọc giá trị đo. Các nhầm lẫn như vậy có

thể do thị sai, hay do đánh giá sai khi kim nằm giữa hai vạch chia. Các thiết bị đo số không có các sai số do đọc.

b) Sai số hệ thống.

Sai lệch có cùng dạng, không thay đổi được gọi là sai số hệ thống. Các sai số hệ thống có hai loại: Sai số do thiết bị đo và sai số do môi trường đo.

Sai số của thiết bị đo.

Các sai số do thiết bị đo là do ma sát ở các bộ phận chuyển động của hệ thống đo hay do ứng suất của lò xo gắn trong cơ cấu đo là không đồng đều. Ví dụ, kim chỉ thị có thể không dừng ở mức 0 khi không có dòng chảy qua đồng hồ. Các sai số khác là do chuẩn sai, hoặc do dao động của nguồn cung cấp, do nối đất không đúng, và ngoài ra còn do sự già hoá của linh kiện.

Sai số do môi trường đo là sai số do các điều kiện bên ngoài ảnh hưởng đến thiết bị đo trong khi thực hiện phép đo. Sự biến thiên về nhiệt độ, độ ẩm, áp suất, từ trường, có thể gây ra các thay đổi về độ dẫn điện, độ rò, độ cách điện, điện cảm và điện dung. Biến thiên về từ tính có thể do thay đổi mô men quay (tức độ lệch). Các thiết bị đo tốt sẽ cho các phép đo chính xác khi việc che chắn các dụng cụ đến mức tối đa, sử dụng các màn chắn từ trường, v. v. . . Các ảnh hưởng của môi trường đo cũng có thể gây ra độ dịch chuyển nhỏ ở kết quả, do thay đổi nhỏ về dòng điện.

c) Sai số ngẫu nhiên.

Các sai số ngẫu nhiên do các nguyên nhân chưa biết, xuất hiện mỗi khi tất cả các sai số thô và sai số hệ thống đã được tính đến. Khi một voltmeter, đã được hiệu chuẩn chính xác và thực hiện phép đo điện áp ở các điều kiện môi trường lý tưởng, mà người đo thấy rằng các số đo có thay đổi nhỏ trong khoảng thời gian đo. Độ biến thiên này không thể hiệu chỉnh được bằng cách định chuẩn, hay hiệu chỉnh thiết bị đo, mà chỉ bằng phương pháp suy luận các sai số ngẫu nhiên bằng cách tăng số lượng các phép đo, và sau đó xác định giá trị gần đúng nhất của đại lượng cần đo.

1.6 GIỚI HẠN CỦA THIẾT BỊ ĐO

Một thiết bị đo có thể có các giới hạn về thang đo, công suất (hay khả năng tải dòng), tần số, trở kháng và độ nhạy (ảnh hưởng quá tải). Các vấn đề đó được giải thích như sau.

- **Giới hạn về thang đo.** Mỗi thiết bị đo có khoảng đo lớn nhất về một thông số cần đo. Khoảng đo sẽ được chia thành các thang đo nhỏ thích hợp. Ví dụ, một voltmeter có thể đo cao nhất là 300V chia thành 5 thang đo phụ: 3V, 10V, 30V, 100V và 300V.

Chuyển mạch thang đo sẽ thiết lập tại các vị trí chính xác tùy thuộc vào giá trị đo yêu cầu. Giả sử phép đo điện áp là 9V thì chúng ta sẽ sử dụng thang đo 10V. Các thang đo cần phải có cho tất cả các thông số cần đo. Cần phải chọn thang đo đúng cho mỗi thông số đo thích hợp. Nếu đo điện áp trên thang đo dòng điện, thì đồng hồ đo sẽ hư hỏng.

- **Độ mở rộng thang đo.** Là thuật ngữ được sử dụng chỉ sự chênh lệch giữa giá trị lớn nhất và giá trị nhỏ nhất của một thang đo. Đối với giá trị đo của đồng hồ ở mức nhỏ nhất là 10mA và 100mA ở mức cao nhất, thì độ mở rộng của thang đo là $100\text{mA} - 10\text{mA} = 90\text{mA}$. Một đồng hồ đo điện áp có mức 0V ở giữa, với + 10V một bên và - 10V ở phía khác, sẽ có độ mở rộng thang đo là 20V.

- **Giới hạn về công suất.** Mỗi thiết bị đo đều có khả năng xử lý công suất lớn nhất, nên công suất của tín hiệu vào không được vượt quá giới hạn công suất đo. Công suất vượt quá có thể làm hỏng đồng hồ đo hay mạch khuếch đại bên trong đồng hồ đo.

- **Giới hạn về tần số.** Phần lớn cơ cấu động ở đồng hồ đo tương tự có vai trò như một điện cảm mắc nối tiếp và do vậy sẽ suy giảm ở dải tần số cao. Trong các thiết bị đo sử dụng các mạch chỉnh lưu và các mạch khuếch đại, các điện dung của tiếp giáp được cho là một hạn chế đối với tín hiệu đo ở dải tần số cao.

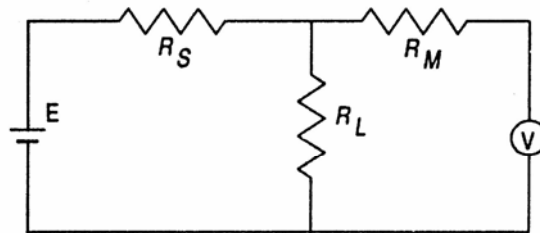
Cơ cấu đo điện động có thể chỉ được sử dụng để đo tín hiệu có tần số lên đến 1000Hz (do điện cảm nối tiếp), các cơ cấu đo từ điện (có bộ chỉnh lưu) có thể sử dụng để đo tín hiệu

có tần số lên đến 10 000Hz, millivoltmeter xoay chiều có thể đo các tín hiệu có tần số lên đến một vài MHz. Các hạn chế tần số khác có thể gây ra do các điện dung song song. Máy hiện sóng có thể sử dụng để đo các tín hiệu có tần số ở dải megahertz, nhưng giá thành sẽ tăng khi cần độ rộng băng tần cao hơn. Máy hiện sóng không sử dụng cuộn dây và hệ thống chỉ thị kim, do vậy ảnh hưởng bất lợi ở phần lớn các cơ cấu đo sẽ được hạn chế và loại bỏ.

- **Giới hạn về trở kháng.** Các thiết bị đo được dùng để đo các tín hiệu *ac*, có trở kháng ra phụ thuộc vào mạch ra của transistor được sử dụng. Một máy phát tín hiệu tần số cao có thể có trở kháng là 75Ω hay 50Ω để phù hợp với trở kháng vào của hệ thống cần đo. Các thiết bị đo điện áp như voltmeter và máy hiện sóng có trở kháng vào cao. Một voltmeter tốt vừa phải có thể có trở kháng vào khoảng 20000Ω / V, trong khi một máy hiện sóng và đồng hồ đo số hay đồng hồ đo điện tử có thể có trở kháng vài megohm. Thiết bị đo điện áp có trở kháng cao hơn sẽ cho độ chính xác của phép đo cao hơn, hay có ảnh hưởng quá tải ít hơn. Trở kháng của các cơ cấu đo cuộn dây động tùy thuộc vào độ nhạy của đồng hồ, còn trở kháng của máy hiện sóng kiểu ống tia phụ thuộc vào trở kháng vào của bộ khuếch đại đọc sử dụng trong máy hiện sóng.

1.7 ẢNH HƯỞNG DO QUÁ TẢI

Ảnh hưởng do quá tải có nghĩa là *sự suy giảm về trị số của thông số ở mạch cần đo khi mắc thiết bị đo vào mạch*. Thiết bị đo sẽ tiêu thụ công suất từ mạch cần đo và sẽ làm tải của mạch cần đo. Điện trở của đồng hồ đo dòng sẽ làm giảm dòng điện trong mạch cần đo. Tương tự, một voltmeter khi mắc song song với mạch có điện trở cao, thực hiện vai trò như một điện trở song song [shunt], nên sẽ làm giảm điện trở của mạch. Điều này tạo ra mức điện áp thấp trên tải đọc được trên đồng hồ đo. Do đó, đồng hồ sẽ chỉ thị mức điện áp thấp hơn so với điện áp thực, nghĩa là cần phải lấy mức điện áp cao hơn để có độ lệch đúng. Như vậy, ảnh hưởng do quá tải sẽ hạn chế độ nhạy và do đó cũng được gọi là *giới hạn độ nhạy*. Ảnh hưởng quá tải sẽ được biểu hiện ở đồng hồ đo điện áp [voltmeter] như sau.



Hình 1.1: Mạch dùng để tính ảnh hưởng do quá tải

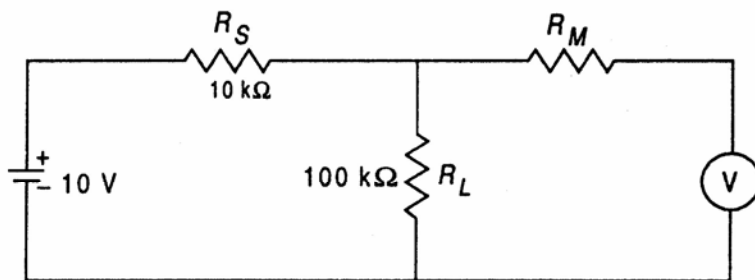
Cho điện trở tải là R_L và nội trở của đồng hồ là R_M . Cùng với một điện trở mắc nối tiếp với tải R_L là R_S (hình 1.1). Điện áp thực tế trên R_L là V_L khi không mắc đồng hồ đo vào mạch, và V_M là điện áp trên tải khi có đồng hồ đo được tính theo phương trình (1.1) và (1.2) tương ứng.

$$V_L = \frac{E \times R_L}{R_S + R_L} \quad (1.1)$$

$$V_M = \frac{E \times (R_L // R_M)}{R_S + (R_L // R_M)} \quad (1.2)$$

Ảnh hưởng quá tải tính theo phần trăm có thể tính bằng $(V_L - V_M) \times 100 / V_L$, như ở ví dụ 1.1 và 1.2.

Ví dụ 1.1: Với hai đồng hồ đo điện áp, một đồng hồ có độ nhạy là 20 000Ω/V, và đồng hồ còn lại có độ nhạy là 1000Ω/V, đo điện áp trên R_L trong mạch ở hình 1.2, trên thang đo 10V của đồng hồ. Tính sai số do quá tải cho cả hai đồng hồ.



Hình 1.2: Mạch dùng để tính ảnh hưởng do quá tải ở ví dụ 1.1.

Trường hợp thứ nhất:

$$R_L // R_M = \frac{100 \times 200}{300} = \frac{200}{3} \text{ k}\Omega$$

$$\text{Điện áp thực tế khi chưa có đồng hồ} = \frac{10 \times 100}{110} = \frac{100}{11} = 9,1 \text{ V}$$

$$\text{Điện áp đo được} = \frac{10 \times \frac{200}{3}}{10 + \frac{200}{3}} = \frac{200}{23} = 8,7 \text{ V}, \text{ Vậy, sai số theo phần trăm là } 4,4\%$$

Trường hợp thứ 2: Điện áp thực tế là 9,1V (như đã tính ở trên)

$$R_L // R_M = \frac{100 \times 10}{110} = \frac{100}{11} \text{ k}\Omega$$

$$\text{Điện áp đo được} = \frac{10 \times \frac{100}{11}}{10 + \frac{100}{11}} = \frac{100}{21} = 4,8 \text{ V}, \text{ Vậy, sai số theo phần trăm là } 47,3\%$$

Ví dụ 1.1, là đối với nguồn điện áp hằng. Ví dụ 1.2, cho thấy ảnh hưởng khi nguồn cung cấp cho tải là được cung cấp từ một nguồn dòng hằng.

Ví dụ 1.2: Một nguồn dòng điện không đổi sẽ cung cấp dòng điện là 1,5mA cho tải điện trở là 100kΩ. Tính điện áp đúng và điện áp gần đúng trên tải khi sử dụng đồng hồ đo có điện trở là 1000Ω / V để đo điện áp trên thang đo 100V. Tính sai số do quá tải theo phần trăm.

$$\begin{aligned} \text{Điện áp đúng} &= 1,5 \text{ mA} \times 100 \text{ k}\Omega = 150 \text{ V} \\ \text{Điện trở của đồng hồ đo} &= 100 \text{ V} \times 1000 \Omega / \text{V} = 100 \text{ k}\Omega \\ \text{Điện trở tương đương} &= 100 \text{ k}\Omega // 100 \text{ k}\Omega = 50 \text{ k}\Omega \\ \text{Điện áp trên điện trở } 50 \text{ k}\Omega &= 1,5 \text{ mA} \times 50 \text{ k}\Omega = 75 \text{ V} \\ \text{Vậy điện áp đo được} &= 75 \text{ V} \\ \text{Sai số \% do quá tải} &= (150 \text{ V} - 75 \text{ V}) \times 100 / 150 \text{ V} = 50\% \end{aligned}$$

1.8 CAN NHIỄU Ở PHÉP ĐO.

So với tạp nhiễu bên trong được tạo ra bởi các gợn sóng của nguồn cung cấp, hay bằng sự di chuyển lớn một cách ngẫu nhiên về cả số lượng và vận tốc của các điện tử trong các cấu kiện chủ động và thụ động (gọi là nhiễu Johnson hay nhiễu trắng, nhiễu vạch), hoặc do các quá trình quá độ gây ra bởi sự giảm đột ngột thông lượng qua một điện cảm, các thiết bị đo có thể bị can nhiễu từ bên ngoài được giải thích như sau.

1. *Can nhiễu tần số thấp.* Khi các dây dẫn điện nguồn cung cấp chính ac chạy song song gần với các đầu dây tín hiệu đo, thì nhiễu mạnh ac (tần số 50Hz) sẽ can nhiễu vào đầu tín hiệu đo do hiệu ứng điện dung giữa các dây dẫn.

2. *Can nhiễu tần số cao.* Các tín hiệu tần số cao được tạo ra bất cứ khi nào có sự phát ra tia lửa điện ở vùng xung quanh thiết bị đo. Tia lửa điện có thể tạo ra khi chuyển mạch nguồn cung cấp, do các hệ thống đánh lửa, do các động cơ điện một chiều, do các máy hàn, do sự phóng điện hào quang (tức sự ion hoá không khí gần các mạch điện áp cao),

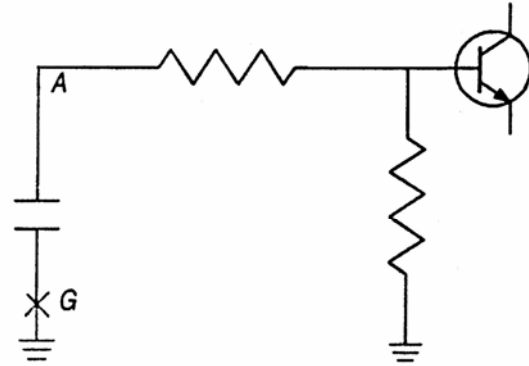
và do hồ quang điện trong các đèn huỳnh quang. Tia chớp là các nguồn tần số cao trong tự nhiên. Phát thanh quảng bá từ các đài thu phát vô tuyến và các đài phát thanh di động công suất cao, được lắp đặt gần các thiết bị đo cũng tạo ra các tín hiệu tần số cao. Các tín hiệu cao tần đó đều có thể can nhiễu vào thiết bị đo, các tín hiệu cao tần có thể được chỉnh lưu bằng các cấu kiện bán dẫn có trong các thiết bị đo, và như vậy sẽ tác động đến các kết quả đo do điện áp không mong muốn thể hiện dưới các dạng khác nhau trong phép đo, làm cho kết quả đo sai hoàn toàn. Một số phép đo *dc* tiến hành ở các điểm đo trong mạch có cả điện áp *dc* và điện áp của các tín hiệu tần số cao. Các phép đo điện áp *dc* sẽ không chính xác nếu không lọc bỏ điện áp cao tần trước khi tín hiệu đo được chỉnh lưu trong thiết bị đo.

Các cách phòng ngừa và khắc phục ở các phép đo để loại bỏ can nhiễu cao tần.

1. Trước tiên là bao bọc có hiệu quả thiết bị đo để không bị can nhiễu ngoài trực tiếp vào thiết bị đo.

2. Thiết bị đo phải được nối đất.

3. Cần phải lọc các tín hiệu không mong muốn tại mạch vào, dây đo và dây nguồn cung cấp để các tín hiệu cao tần sẽ được lọc bỏ trước khi chỉnh lưu, phải có mạch chọn băng tần tín hiệu đo để loại bỏ nhiễu và can nhiễu tần số cao. Mạch nối với bộ máy cần phải đảm bảo. Mỗi hàn bị nứt hay thiếu kết nối, sẽ tạo ra một điện trở giữa đầu vào và đất đối với các tín hiệu tần số cao, nên điện áp cao tần sẽ xâm nhập tại đầu vào như minh họa ở hình 1.3. Tụ điện trong hình 1.3, dùng



Hình 1.3: Trích dẫn tần số cao khi lọc.

để lọc bỏ các tín hiệu cao tần, có vai trò như một ngắn mạch đối với tần số cao. Nếu tụ hở mạch, hay điểm G không kết nối với đất (do áp lực nào đó hay mỗi hàn bị nứt), thì tín hiệu tần số cao sẽ có tại điểm A sẽ được đưa đến đầu vào của mạch khuếch đại bằng transistor, nên sẽ được khuếch đại và chỉnh lưu (phần phi tuyến của đặc tuyến) và sẽ có tại đầu ra dưới dạng điện áp *dc*. Các đài phát thanh quảng bá địa phương thỉnh thoảng nghe được trong ống nghe điện thoại do can nhiễu đó.

4. Khi thực hiện phép đo *dc* tại điểm có cả điện áp *dc* cũng như điện áp cao tần, điện áp cao tần có thể gây ra mức dòng điện lớn chảy qua đầu que đo bởi vì đầu que đo gần như được ngắn mạch với bộ máy đối với tín hiệu cao tần thông qua ảnh hưởng điện dung, có thể làm nóng đầu que đo (thực tế này xảy ra khi đo các điện áp *dc* trong máy phát). Mắc nối tiếp cuộn cảm RF với đầu que đo để loại bỏ tình trạng trên.

5. Sử dụng mạch khuếch đại thuật toán ở chế độ vi sai sẽ làm giảm các tín hiệu nhiễu đồng kênh rất cơ bản, có thể loại bỏ nhiễu đồng kênh lên đến mức 100dB. (Nếu mặc dù đã có các dự phòng nhiễu cao tần trên, hư hỏng hệ thống có thể từ tầng này đến tầng khác, thì nguyên nhân có thể là vỏ bảo vệ, nối đất, mạch lọc và cuộn cảm cao tần, cần phải kiểm tra kỹ các vấn đề đó).

1.9 VỎ BẢO VỆ.

Vỏ bảo vệ là lớp chặn bằng vật liệu dẫn điện được lắp ở phần có tín hiệu nhiễu. Hiệu quả của lớp bảo vệ tùy thuộc vào: (i) kiểu lớp bảo vệ, (ii) các đặc tính của vật liệu làm lớp bảo vệ và (iii) độ hở của lớp bảo vệ.

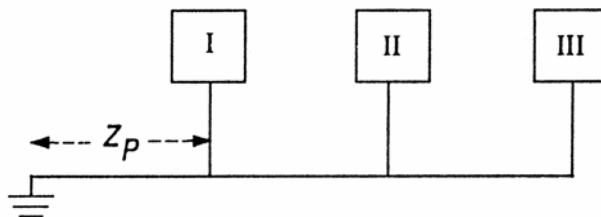
Trường nhiều có thể là điện trường hoặc từ trường. Các lớp bảo vệ bằng từ tính sử dụng vật liệu sắt từ như sắt. Các lớp bảo vệ tĩnh điện sử dụng vật liệu dẫn điện không nhiễm từ như nhôm. Các vật liệu dẫn điện có đặc tính điện môi kém nên sẽ hấp thụ các nhiễu do điện trường tĩnh. Ngoài việc hấp thụ, nhiễu cũng sẽ giảm do sự phản xạ của điện trường khỏi lớp bảo vệ. Độ hấp thụ nhiễu tỷ lệ với độ dày của vật liệu. Sự phản xạ sẽ xảy ra khi

có gián đoạn trở kháng đặc trưng giữa lớp bảo vệ và môi trường xung quanh lớp bảo vệ.

1.10 NỐI ĐẤT

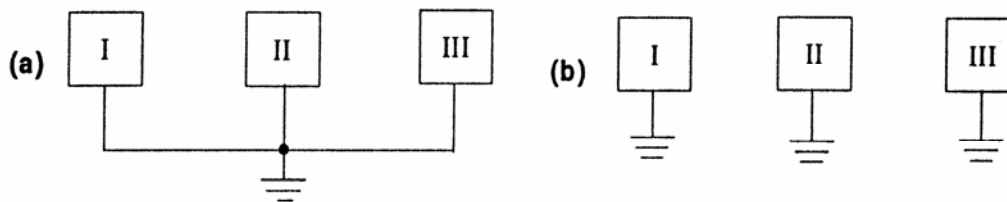
Có đường dẫn trở lại mức đất trên bảng mạch in, thường là đường mạch rộng và có điện trở rất thấp. Dây tín hiệu cần phải được đặt gần với đường nối đất để giảm ảnh hưởng điện cảm. Đường mức đất trên mạch bảng mạch sẽ được nối với đường đất hiệu dụng.

Mức đất, như mạch ở hình 1.4, là không đúng, bởi vì điện áp được bọc lộ trên chiều dài Z_p do phần tử II sẽ được nối trở lại phần tử I. Ảnh hưởng sẽ xấu nếu phần tử I có độ nhạy cao, hoặc nếu phần tử II là thiết bị công suất lớn.



Hình 1.4: Nối đất sai.

Các cách nối đất như mạch ở hình 1.5a, và 1.5b, là thích hợp, nhất là đối với tín hiệu có tần số trên 10MHz, nếu chú ý chọn để tránh việc hình thành các vòng đất.



Hình 1.5: Nối đất đúng.

1.11 SO SÁNH THIẾT BỊ ĐO TƯƠNG TỰ VÀ THIẾT BỊ ĐO SỐ.

Các thiết bị đo tương tự sử dụng độ lệch của kim chỉ thị do tương tác giữa dòng điện và từ trường, hoặc giữa hai từ trường. Đa số các bộ phận cơ cấu động đều có ma sát, nên có nhiều hạn chế (như giới hạn tần số cao, độ nhạy, sai số do quá tải) và các sai số. Trong các đồng hồ đo số, không liên quan đến sự làm lệch, số chỉ thị được đọc ở bộ hiển thị (hiển thị bằng tinh thể lỏng hay bằng LED), nên các đồng hồ đo số không có các sai số như của các đồng hồ đo tương tự.

Các ưu điểm của thiết bị đo số so với các loại đồng hồ đo tương tự như sau.

a) Ưu điểm của đồng hồ đo số so với đồng hồ đo tương tự.

1. Độ chính xác cao (thông dụng là 0,0005% hay 5ppm)
 2. Độ rõ cao (khi số lượng đo được thể hiện bằng chữ số, nên sẽ không thay đổi giá trị của nó) (điển hình là 1ppm).
 3. Độ phân giải tốt hơn (tình trạng không rõ ràng chỉ bị giới hạn nhiều nhất là một chữ số).
 4. Không có sai số do thị sai.
 5. Không có sai số do đọc. Không có sai số trong việc chuyển đổi số liệu đo.
 6. Trở kháng vào rất cao (điển hình là 10MΩ và điện dung vào thấp là 40pF) và vì vậy sai số do quá tải không đáng kể.
 7. Trở kháng vào hầu như không thay đổi trên tất cả các thang đo.
 8. Sự định chuẩn từ các nguồn mẫu bên trong đồng hồ là hoàn toàn ổn định.
 9. Không có sai số do dạng sóng tín hiệu.
 10. Hiển thị cực tính tự động, có khả năng tự động chỉnh 0 và tự động chuyển thang đo.
- Các thang đo thay đổi theo các nấc thập phân thay vì thang đo $\sqrt{10}$, nên có số lượng thang đo ít hơn, khả năng mở rộng thang đo lớn hơn.

11. Có khả năng xử lý số đo bằng máy tính. Các số liệu đo có thể được lưu trữ và truy xuất bất kỳ lúc nào.
12. Có khả năng xử lý các tín hiệu đo ở dải tần số rộng hơn.
13. Thao tác đo đơn giản, chỉ cần ấn nút để thiết lập lại tự động chính xác thiết bị đo cho các số liệu đo mới.
14. Có khả năng kết hợp nhiều thiết bị đo vào một thiết bị bằng kỹ thuật số. Có thể lập trình phép đo dễ dàng.
15. Thiết bị đo gọn và kết cấu chắc chắn hơn.

b) Các nhược điểm của đồng hồ đo số.

1. Cần phải có nguồn cung cấp do sử dụng các vi mạch (IC).
2. Các đại lượng thay đổi chậm, như khi nạp tụ không thể quan sát được. Các đồng hồ tương tự có thể quan sát các biến thiên như khi đo thử tụ điện phân.
3. Khi đo thử diode không thể thực hiện như cách thông thường, nên có bổ sung mạch chuyên dụng dành riêng cho mục đích đo thử diode ở một số đồng hồ đo số (tức chức năng đo mức sụt áp trên tiếp giáp *pn*).
4. Giá thành cao, nhưng giá thành sẽ giảm xuống theo sự phát triển của công nghệ chế tạo các IC mới.

Vẫn còn nhiều tranh luận giữa các lợi thế của thiết bị đo tương tự so với các hiển thị số. Tuy nhiên, các ưu điểm của thiết bị đo số có phần được chú trọng hơn các loại thiết bị đo tương tự, nên thiết bị đo số ngày càng trở nên thông dụng hơn, nhất là khi giá thành của thiết bị đo số giảm xuống. Trong các hệ thống đo rất phức tạp, cơ cấu đo tương tự chỉ thị kim có thể thể hiện bằng hình vẽ trên máy tính ngoài hiển thị số.

1.12 CHỌN KHOẢNG ĐO TỰ ĐỘNG VÀ ĐO TỰ ĐỘNG

Khoảng đo tự động sẽ định vị dấu chấm thập phân một cách tự động để nhận được độ phân giải tối ưu. Nếu số chỉ thị dưới 200, thiết bị đo số 3 ½ - chữ số sẽ tự động được chuyển mạch đến thang đo có độ nhạy cao hơn, còn nếu giá trị hiển thị cao hơn 1999, thì thang đo có độ nhạy ít hơn tiếp theo sẽ được chọn. Bộ đếm và bộ giải mã sẽ thay đổi vị trí dấu chấm thập phân khi yêu cầu khoảng đo tự động.

Một đồng hồ đo tự động hoàn toàn chỉ cần tín hiệu cần đo có tại hai đầu vào của đồng hồ đo và điều chỉnh để đo thông số nào, còn sau đó toàn bộ các tiến trình đo (chính 0, chỉ thị cực tính, thang đo, hiển thị) sẽ được tiến hành tự động.

Đối với các thiết bị đo tinh vi, khuynh hướng là kết hợp nhiều thiết bị đo vào một thiết bị. Ví dụ, bộ giám sát thông tin có các thiết bị đo như sau:

- | | |
|------------------------------|--------------------------|
| 1. Máy tạo tín hiệu RF | 2. Máy tạo tín hiệu AF |
| 3. Đồng hồ đo công suất RF | 4. Voltmeter số |
| 5. Đồng hồ đo công suất AF | 6. Đồng hồ đo độ nhạy |
| 7. Đồng hồ đo hệ số méo dạng | 8. Bộ đếm tần số |
| 9. Máy phân tích phổ | 10. Máy hiện sóng nhớ số |

Bất kỳ thiết bị đo nào trong số các thiết bị đo trên có thể hình thành hoạt động theo lập trình. Chế độ làm việc đã được chọn, thiết bị đo sẽ được chọn, loại phép đo yêu cầu đã được lập trình theo lệnh, nên tín hiệu ra sẽ được hiển thị hay được in, toàn bộ được điều khiển bằng bàn phím. Phép đo theo chương trình trên máy tính cũng gọi là đo tự động.

1.13 ĐO TRONG MẠCH (ICT)

Việc đo thử trong mạch có thể đo thử IC mức độ nhỏ hay trung bình mà không cần tháo IC ra khỏi mạch. Điểm mấu chốt của ICT là giao diện BON. Các đầu kẹp là các đầu que đo ở bộ giao tiếp sẽ được bật để gắn được tải, nối chắc chắn đến điểm cần đo thử. Chương trình đo thử tự động sẽ cung cấp dữ liệu vào để đo thử linh kiện. Ví dụ, để đo thử một IC, bộ đo thử trong mạch sẽ truy xuất bảng trạng thái cho IC từ RAM của thiết

bị đo thử tự động (ATE), và sẽ so sánh với dữ liệu ra của IC cần đo thử với bảng trạng thái chính xác.

1.14 KỸ THUẬT ĐO ĐIỆN TỬ

Phép đo cần phải được thực hiện một cách cẩn thận và sự thể hiện các số liệu đo phải phù hợp sau khi đã có tính toán đến các giới hạn về độ nhạy, độ chính xác và khả năng của thiết bị đo. Đôi khi số đo có thể đúng nhưng nếu thể hiện kết quả sai, người ta có thể hiểu mạch đang tốt là có sai hỏng và ngược lại. Hơn nữa, việc sử dụng thiết bị đo sai có thể tạo ra các nguy hiểm cho sự an toàn của người đo và thiết bị đo. Các kỹ thuật đo sau đây cần phải tuân theo khi đo thử hay thực hiện các phép đo trong việc chẩn đoán hư hỏng, sửa chữa và bảo dưỡng các thiết bị điện tử.

1. Nối thiết bị đến nguồn điện lưới, tốt hơn hết là thông qua đầu nối ba chân, và thực hiện bật nguồn cho hệ thống theo trình tự sau:

Các điểm quan trọng được chuyển mạch ON đầu tiên, tiếp theo là đóng [ON] nguồn cung cấp, sau đó đóng [ON] thiết bị đo, và cuối cùng đóng nguồn cung cấp cho mạch cần đo thử. Khi tắt (chuyển mạch sang OFF), thì trình tự là ngược lại, thì trình tự phải được thực hiện ngược lại: trước tiên tắt nguồn cung cấp cho mạch cần đo, tiếp theo là tắt thiết bị đo, sau đó tắt nguồn cung cấp và cuối cùng là ngắt điện lưới. Điều này sẽ bảo vệ thiết bị đo và thiết bị cần đo khỏi các xung quá độ. Không hàn hay tháo mối hàn linh kiện khi nguồn cung cấp đang bật.

2. Bất kỳ lúc nào cũng phải tắt thiết bị đo còn nếu thiết bị đo được chuyển mạch sang đóng [on] ngay sau đó thì cần phải có khoảng thời gian đáng kể để cho phép các tụ trong thiết bị xả.

3. Các thiết bị đo thử cần phải được nối đất một cách hiệu quả để giảm thiểu các biến thiên của nhiễu.

4. Chọn thang đo phù hợp theo tham số cần đo, tùy theo giá trị đo yêu cầu. Nếu không biết giá trị đo yêu cầu, thì hãy chọn thang đo cao nhất và sau đó giảm dần thang đo cho phù hợp, để tránh cho thiết bị đo bị quá tải và bị hư hỏng. Thang đo được chọn cuối cùng sẽ cho kết quả đo gần với độ lệch lớn nhất có thể có đối với phép đo điện áp và dòng điện, và gần mức trung bình đối với phép đo điện trở, để có độ chính xác tối ưu đối với hệ thống đo.

5. Khi giá trị đo bằng 0, thì đồng hồ đo cần phải chỉ thị bằng 0, nếu không thì cần phải được chỉnh 0 phù hợp.

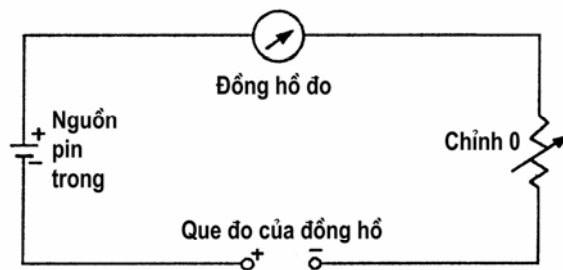
6. Không sử dụng các đầu que đo nhọn có kích thước lớn vì chúng có thể gây ngắn mạch. Các đầu que đo cần phải nhọn nhất nếu có thể được.

7. Điều quan trọng của việc nối các điểm đo thử: các hãng chế tạo thiết bị thường quy định các điểm đo thử tại các vị trí thuận tiện trên bảng mạch in. Điện trở, mức điện áp dc , mức điện áp tín hiệu và các dạng sóng của tín hiệu sẽ được quy định cho mỗi điểm đo thử. (điểm đo thử thường là cọc lắp đúng trên bảng mạch in). Các điểm đo thử sẽ được đệm tốt nhất để tránh nguy hiểm quá tải cho mạch cần đo. Các điểm đo thử được thiết kế bởi các nhà chuyên môn có kinh nghiệm, khi cần khảo sát thiết bị, không được bỏ qua các điểm đo thử như vậy trong quá trình sửa chữa.

8. Thông thường các đầu que đo mang dấu dương và âm đối với các phép đo điện áp và dòng điện trong mạch. Nguồn pin bên trong đồng hồ đo sẽ có cực tính ngược lại, tức là đầu que đo âm của nguồn pin trong đồng hồ đo sẽ được nối đầu que được đánh dấu dương (que đo màu đen) và ngược lại, như thể hiện ở hình 1.6. Thực tế này cần phải nhớ khi đo thử các diode, các tụ điện phân, các transistor và các vi mạch.

9. Nếu các điểm đo thử là không cho trước, hoặc nếu các phép đo là được thực hiện tại các điểm khác nhau, thì cần phải chú ý các điểm như sau:

a) Khi đo các điện áp dc , phép đo cần phải được thực hiện ngay tại các linh kiện thực tế, và đối với vi mạch đo trực tiếp trên các chân.



Hình 1.6: Thể hiện cực tính ghi trên các que đo của đồng hồ và cực tính của nguồn pin trong

- b) Sử dụng đầu kẹp đo thử IC để thực hiện các phép đo trên các chân của IC.
- c) Khi cần đo tín hiệu trên mạch in trong bảng mạch, nên kẹp đầu đo trên chân của cấu kiện điện tử được nối với đường mạch in.
- d) Khi thực hiện các phép đo trên bảng mạch, cần phải đảm bảo rằng các IC không bị điện tích tĩnh do thiết bị đo.
- e) Khi kiểm tra hở mạch, hãy tháo một đầu của cấu kiện điện tử rồi thực hiện phép đo. Nếu cấu kiện không được tháo một đầu, thì các cấu kiện khác mắc song song với cấu kiện nghi ngờ sẽ chỉ thị không đáng tin cậy. Có thể kiểm tra cấu kiện nghi ngờ bằng cầu đo. Khi tháo mỗi hàn ra khỏi bảng mạch in là khó khăn thì có thể cắt đường mạch in liên quan, do dễ dàng hàn lại vết cắt hơn so với việc tháo mỗi hàn cấu kiện để đo rồi hàn lại, nhưng khi hàn lại vết cắt, cần đề phòng mỗi hàn bị nứt không xảy ra.
- f) Việc tháo và hàn IC là một quá trình khá phức tạp cần phải hết sức cẩn thận. Cần phải tháo mỗi hàn cho IC để đo thử chỉ khi xác minh chắc chắn các phép đo trên bảng mạch cho thấy IC đã thực sự hỏng.
10. Cần phải tuân theo các lưu ý về an toàn để đảm bảo an toàn cho người đo, thiết bị đo.
11. Cần phải tuân theo các chỉ dẫn từ hướng dẫn sử dụng thiết bị đo thử, cũng như trình tự đo thử.
12. Cần phải nghiên cứu kỹ cách vận hành thiết bị đo để thực hiện phép đo và cần phải tuân theo tất cả các điểm lưu ý đã được đề cập.

TÓM TẮT NỘI DUNG CHƯƠNG 1.

Các thiết bị đo dùng để xác định giá trị thông số của một thiết bị hay hệ thống điện tử. Các thuật ngữ độ chính xác, độ rõ, độ phân giải và độ nhạy dùng để quy định một thiết bị đo.

Có thể có các kiểu sai số khác nhau kèm theo trong các kết quả đo là các sai số thô, các sai số hệ thống và các sai số ngẫu nhiên.

Thiết bị đo có thể có giới hạn về thang đo, độ nhạy, tần số, trở kháng, ảnh hưởng do quá tải và già hoá.

Thiết bị đo có thể bị can nhiễu từ bên ngoài do không nối đất thiết bị đo, hay do không lọc tín hiệu tần số cao.

Ở các đồng hồ đo kiểu tương tự, do trọng lượng, sự cân bằng và ma sát của cơ cấu đo kiểu độ lệch nên có hạn chế về tần số, hạn chế về độ nhạy và các sai số khác. Đối với các thiết bị đo kiểu số, do không sử dụng cơ cấu đo kiểu độ lệch, nên sẽ có độ chính xác cao, độ rõ cao, độ phân giải tốt hơn, không có sai số do đọc, không có sai số do dạng sóng và ảnh hưởng do quá tải không đáng kể. Ngoài ra còn có các ưu điểm khác về thang đo và xử lý tính toán kết quả đo tự động ở đồng hồ đo số.

Để đo các thông số một cách chính xác, cần phải tuân theo các lưu ý như trình tự đóng - mở đúng, hiệu chỉnh 0, nối đất thiết bị đo, chọn thang đo và cực tính đúng, và các lưu ý về an toàn điện thông thường.

CHƯƠNG 2: THIẾT BỊ ĐO VÀ QUAN SÁT DẠNG TÍN HIỆU

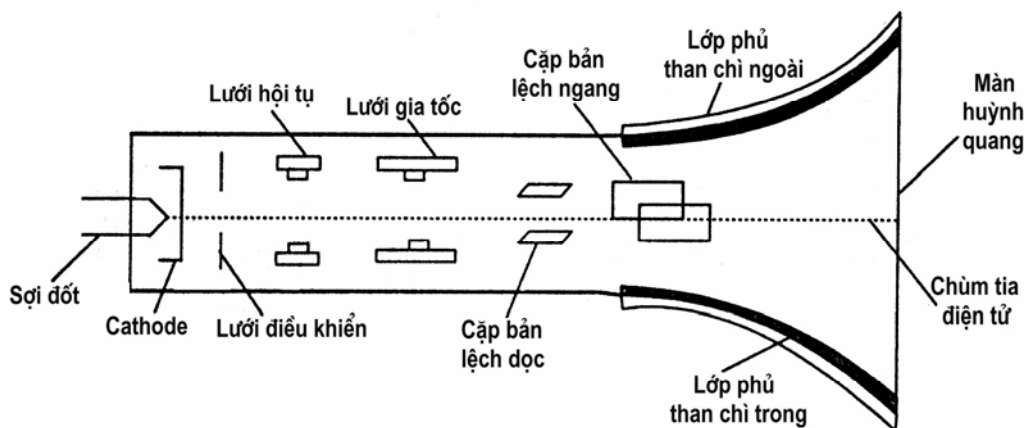
Thiết bị đo và quan sát dạng tín hiệu hay máy hiện sóng, gọi tắt là CRO [Cathode - Ray Oscilloscope], là thiết bị đo điện tử rất đa năng, dùng để đo thử trong các hệ thống điện tử. Máy hiện sóng sẽ hiển thị các dạng sóng của tín hiệu trên màn hình, nên có thể đo biên độ cũng như tần số của tín hiệu. Về cơ bản, máy hiện sóng dùng để đo điện áp, nhưng cũng có thể đo dòng điện, nếu dòng điện được biến đổi thành điện áp khi cho dòng điện chảy qua một điện trở cố định. Tương tự, máy hiện sóng có thể đo điện trở nếu dòng điện từ một nguồn dòng hằng được chảy qua điện trở cần đo như đối với DMM (chương 3). Máy hiện sóng hai vệt có thể dùng để so sánh hai dạng sóng khác nhau, còn máy hiện sóng hai chùm tia có thể dùng để so sánh các thay đổi về pha liên quan ở hai dạng sóng. Máy hiện sóng có thể được sử dụng hiệu quả để quan sát dạng sóng thực tế trên màn hình và để định lượng dạng sóng. Máy hiện sóng có thể dùng để hiển thị đại lượng bất kỳ nếu có thể biến đổi được thành điện áp. Do máy hiện sóng là thiết bị đo đa dụng nên cũng được sử dụng trong các lĩnh vực đo và quan sát khí tượng, sinh học, y tế và công nghiệp.

2.1 NGUYÊN LÝ HOẠT ĐỘNG CỦA MÁY HIỆN SÓNG TƯƠNG TỰ

Máy hiện sóng bao gồm ống tia cathode (CRT), và các mạch làm lệch để hiển thị dạng sóng. Nguyên lý hoạt động của ống tia cathode và các mạch làm lệch được giải thích như sau:

a) Ống tia cathode.

Bộ phận chính của máy hiện sóng là ống tia cathode, đó là một đèn phát xạ điện tử do nhiệt độ cao bao gồm một súng điện tử, các bản làm lệch và màn hình huỳnh quang. Tất cả được bọc trong vỏ bằng thủy tinh, rút chân không như ở hình 2.1.



Hình 2.1: Cấu tạo của ống tia cathode (CRT) của máy hiện sóng thông dụng.

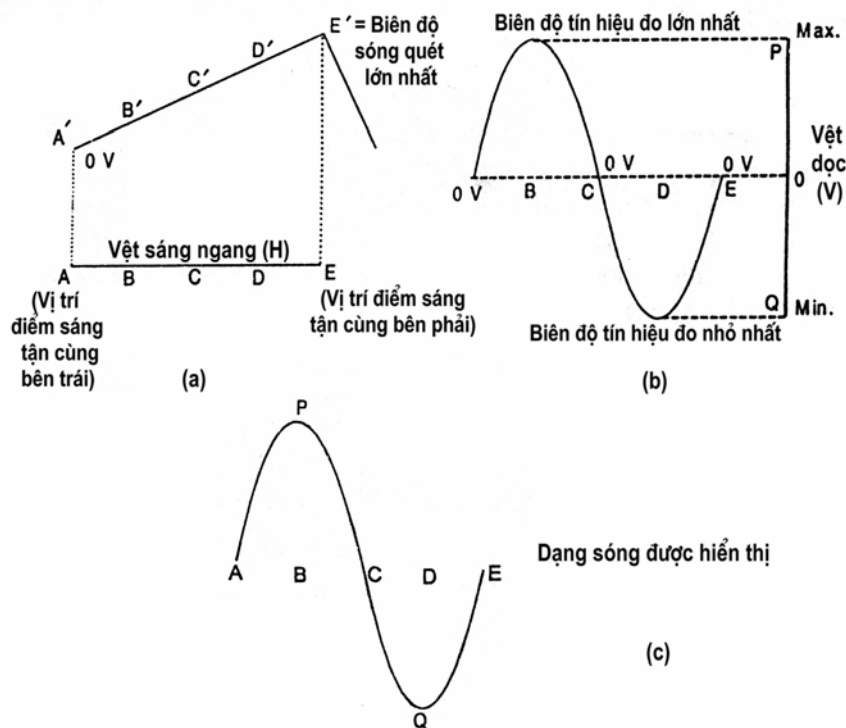
Súng điện tử gồm cathode được làm bằng Vonfram sẽ được đốt nóng để phát xạ các điện tử. Sự di chuyển của các điện tử được điều khiển bởi lưới điều khiển có điện áp âm hơn so với cathode. Các điện tử di chuyển qua các điện trường tạo ra bởi các lưới hội tụ và lưới gia tốc, để tạo thành tia hội tụ sắc nét. Chùm tia điện tử năng lượng cao sẽ đập vào màn hình huỳnh quang, nên sẽ làm cho các phân tử phosphor loé sáng. Ở phần loe của ống thủy tinh, có phủ lớp than chì cả hai bên lớp vỏ thủy tinh. Lớp than chì bên trong sẽ ngăn các điện tử khỏi phát xạ thứ cấp, còn lớp than phủ bên ngoài làm nhiệm vụ bảo vệ, để tránh sự bức xạ nhiễu tín hiệu quét. Một lớp nhôm mỏng cũng được đặt gần sát màn hình để chặn các ion dịch chuyển khỏi sự va chạm màn hình huỳnh quang và cũng dùng để phản xạ ánh sáng trở lại phía màn hình nhằm cải thiện độ phát sáng của tia sáng. Ống tia cần phải có điện áp vài kV (gọi là đại cao áp hay điện thế EHT) đặt vào lớp phủ than chì

bên trong. Các lưới khác sẽ lấy các mức điện áp dc thích hợp từ điện áp cao thông qua mạch phân áp.

Sự làm lệch tia theo chiều ngang có được bằng cách sử dụng tín hiệu răng cưa. Sự làm lệch tia theo chiều dọc nhờ tín hiệu cần quan sát. Các mạch điều khiển độ lệch tia ở máy hiện sóng (ngoài ống tia), sử dụng các transistor nên yêu cầu các mức điện áp dc thấp để hoạt động.

b) Làm lệch chùm tia.

Nguyên lý hoạt động của bộ góc thời gian (làm lệch ngang). Chùm tia sẽ được làm lệch theo chiều ngang bằng cách áp đặt một điện áp răng cưa (như ở hình 2.2a), lên cặp bản lệch (gọi là cặp bản lệch ngang) theo kiểu làm lệch tĩnh điện. Khi không có điện áp tín hiệu lên hai bản lệch (điểm A' của tín hiệu răng cưa ở hình vẽ), điểm sáng do tia tạo ra tại điểm bắt đầu A trên màn hình. Khi mức điện áp của bản lệch bên phải tăng dần so với bản lệch bên trái, thì điểm sáng sẽ di chuyển về bên phải nên lần lượt qua đến các điểm B, C, D và E trên màn hình, tương ứng với mức điện áp răng cưa B', C', D' và E'. Sau đó điện áp răng cưa sẽ trở về lại mức 0 nên điểm sáng sẽ trở lại điểm A ban đầu.



Hình 2.2: Hiển thị dạng sóng do sự làm lệch theo chiều ngang và dọc.

Sự làm lệch dọc. Cặp bản lệch thứ hai gọi là cặp bản lệch dọc. Tín hiệu vào cần đo sẽ được đặt vào cặp bản lệch dọc sau khi đã được khuếch đại. Do ảnh hưởng của mức điện áp lệch dọc mà chùm tia điện tử sẽ bị lệch theo chiều dọc trong khoảng P và Q, như ở hình 2.2b.

Như vậy, chùm tia sẽ chịu hai sự làm lệch ngang và dọc đồng thời, nên ảnh hưởng hợp thành là tái tạo lại tín hiệu có biên độ thay đổi theo thời gian, như thể hiện ở hình 2.2c. Khi sự làm lệch theo chiều ngang điều khiển điểm sáng từ A đến B, thì làm lệch dọc sẽ kéo điểm sáng đến P, nên sau khoảng thời gian AB, điểm sáng không phải tại B mà là tại P. Tương tự, sau khoảng thời gian AC điểm sáng là tại C; sau khoảng thời gian AD, điểm sáng là tại Q, và sau khoảng thời gian AE, điểm phát sáng là tại E, v. v. . . . Do vậy, các phân tử phát quang APCQE sẽ lần lượt phát sáng và hiển thị dạng sóng vào. Ô lưới khắc độ trên mặt máy hiện sóng sẽ cho phép đo khoảng thời gian trên trục ngang (X), và biên độ trên trục dọc (Y).

Xoá tia quét ngược hay tia quay về.

Tín hiệu răng cưa giảm rất nhanh từ giá trị lớn nhất về 0, gọi là tia quay về, hay tia quét ngược. Tín hiệu quét ngược sẽ không được nhìn thấy trên màn hình, nếu không thì dạng sóng được hiển thị sẽ trở nên méo dạng lớn. Do đó trong suốt khoảng thời gian quét ngược, ống tia sẽ được giữ ở trạng thái ngưng phát sáng, gọi là xoá tia, bằng cách cung cấp mức điện áp âm cho lưới điều khiển so với cathode.

c) Đồng bộ.

Đồng bộ được sử dụng để thể hiện quá trình làm cho dạng sóng ổn định. Dạng sóng sẽ ổn định nếu tín hiệu quét bắt đầu tại giá trị 0 của tín hiệu vào. Giả sử thời gian quét thể hiện 5 chu kỳ của tín hiệu vào, tiếp theo sau khi quét ngược, vết sáng sẽ phải bắt đầu với điểm đầu là chu kỳ thứ 6 của tín hiệu vào. Điều này có thể thực hiện hoặc bằng sự kích khởi bộ tạo dao động quét một trạng thái bền liên tục với một xung từ tín hiệu vào, hoặc bằng một tín hiệu ngoài bất kỳ, hay nếu tín hiệu quét tuần hoàn thì bằng cách điều chỉnh mạch quét dựa trên việc tinh chỉnh định thời. Tinh chỉnh độ biến thiên thời gian, có thể thực hiện bằng cách cung cấp một phần nhỏ tín hiệu vào cho mạch dao động tạo tín hiệu quét tuần hoàn.

Số lượng chu kỳ dạng sóng được hiển thị trên màn hình sẽ tùy thuộc vào khoảng thời gian cần thiết để di chuyển từ điểm bắt đầu (điểm tận cùng bên trái của màn hình) đến điểm tận cùng bên phải, và chu kỳ (hay tần số) của tín hiệu vào. Nếu khoảng thời gian của tín hiệu răng cưa bằng một nửa chu kỳ ($T/2$) của dạng sóng vào, thì một nửa chu kỳ dạng sóng vào sẽ được hiển thị. Nếu thời gian quét của tín hiệu răng cưa bằng một chu kỳ của tín hiệu vào thì toàn bộ chu kỳ sẽ được hiển thị. Nếu thời gian quét của tín hiệu răng cưa bằng 2 chu kỳ tín hiệu vào thì hai chu kỳ sẽ được hiển thị, v. v. . . Do vậy, khi biết khoảng thời gian tạo vết theo chiều ngang và số lượng chu kỳ được hiển thị trên màn hình, thì có thể xác định chu kỳ hay tần số của tín hiệu vào. Khoảng thời gian tạo vết ngang sẽ được chỉ thị trên chức năng điều khiển *thời gian / vạch chia* [Time/Div], tính theo đơn vị ms/div hay μ s/div.

d) Độ nhạy của sự làm lệch.

Biên độ của dạng sóng vào sẽ được xác định bằng cách đếm số vạch chia theo chiều dọc trên màn hình từ đỉnh đến đỉnh của dạng sóng. Suy ra một nửa số vạch chia sẽ là biên độ đỉnh của dạng sóng cần đo. Giá trị của mỗi vạch chia theo chiều dọc sẽ được chỉ thị trên chuyển mạch điều khiển hệ số khuếch đại dọc theo mV/div hay V/div. Chuyển mạch điều khiển dọc được gọi là độ nhạy của sự làm lệch. Độ nhạy lệch tùy thuộc vào các điện trở phân áp và hệ số khuếch đại điện áp của mạch khuếch đại dọc.

Ví dụ 2.1: Với tín hiệu vào dc là 100mV (đỉnh - đỉnh) đặt vào đầu vào. Mạch phân áp sẽ làm giảm tín hiệu vào ở mức một phần 10 tại đầu vào của mạch khuếch đại dọc có hệ số khuếch đại là 40dB. Tính mức điện áp thực tế theo vạch chia trên màn hình và vị trí độ nhạy dọc nếu tín hiệu đo chiếm 5 vạch chia trên màn hình.

Tín hiệu tại đầu vào của mạch khuếch đại dọc = $100 \times 1/10 = 10\text{mV}$

Hệ số khuếch đại 40dB có nghĩa là sự khuếch đại điện áp lên 100 lần.

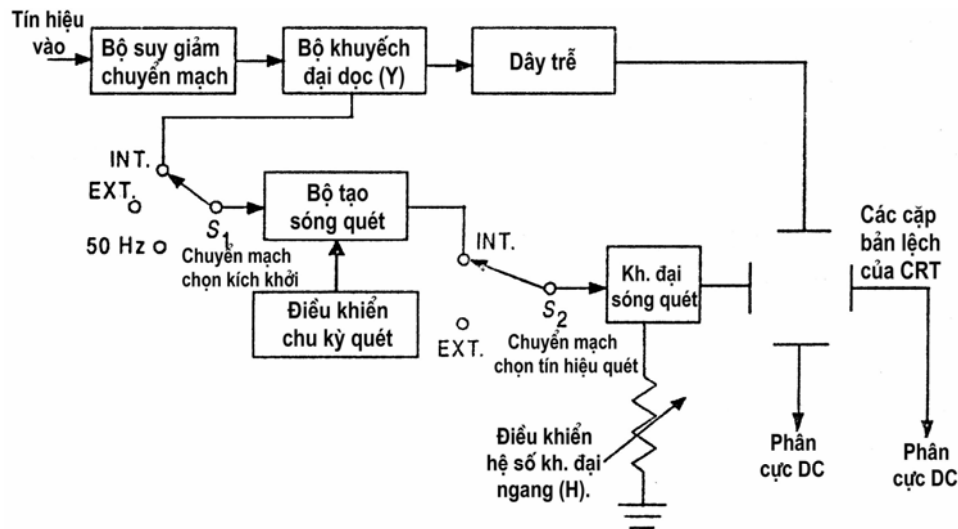
Do vậy, tín hiệu tại đầu ra của mạch khuếch đại dọc = $10\text{mV} \times 100 = 1000\text{mV}$.

Mức tín hiệu này chiếm 5 vạch chia, nên mức điện áp thực tế trên một vạch chia là 200mV, nhưng thang độ nhạy sẽ được đặt ở mức 20mV / div, để có giá trị chỉ thị đúng là 100mV (đỉnh - đỉnh).

e) Máy hiện sóng vết đơn.

Sơ đồ khối của máy hiện sóng vết đơn (theo kiểu quét kích khởi) như ở hình 2.3. Tín hiệu vào thông qua mạch suy giảm (như trong voltmeter điện tử) theo các thang đo khác nhau đối với phép đo biên độ. Tín hiệu sau đó sẽ được khuếch đại bởi mạch khuếch đại dọc (khuếch đại - Y), và sẽ được cung cấp đến cặp bản lệch dọc để làm lệch theo chiều dọc. Mạch dao động quét sẽ tạo ra tín hiệu răng cưa và được khuếch đại để cung cấp đến cặp bản lệch ngang. Khoảng thời gian của tín hiệu quét được điều khiển bởi

mạch điều khiển gốc thời gian nên giá trị của khoảng thời gian theo vạch chia sẽ được chỉ trên chuyển mạch điều khiển định thời trên mặt máy hiện sóng. Đối với một số ứng dụng đo (chẳng hạn như các mẫu hình Lissajous hay các phép đo độ điều chế), cần phải đặt theo vị trí quét ngoài và do vậy chuyển mạch S_2 sẽ cung cấp tín hiệu quét trong hay quét ngoài đến mạch khuếch đại tín hiệu quét theo yêu cầu.



Hình 2.3: Sơ đồ khối của máy hiện sóng vệt đơn cơ bản.

Để giữ ổn định dạng sóng hiển thị, cần phải có các thời điểm khởi đầu quét tại cùng một vị trí của chu kỳ tín hiệu vào, tức là đảm bảo sự đồng bộ, tín hiệu vệt ngang được tạo ra bởi xung kích khởi lấy từ mạch khuếch đại dọc (khuếch đại - Y) sẽ kích khởi mạch dao động quét bằng bộ đa hài đơn ổn. Khi cần kích khởi ngoài, hay kích khởi bằng tín hiệu điện ac 50Hz (gắn bên trong máy hiện sóng) cũng có thể sử dụng bằng chuyển mạch S_1 .

Dây trễ dùng để bù độ trễ gây ra do sự khởi động mạch quét sau khi kích khởi. Vì vậy, dây trễ sẽ làm cho tín hiệu đo và tín hiệu quét đến các cặp bản lệch trong ống tia một cách đồng thời.

f) Quét lặp lại.

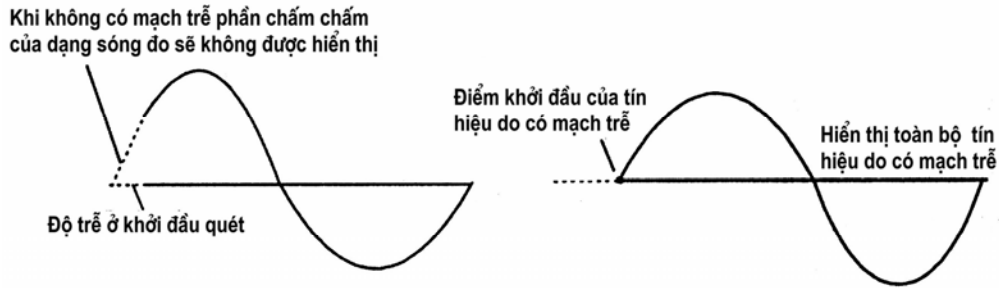
Máy hiện sóng sử dụng mạch đa hài chạy tự do nên không cần tín hiệu kích khởi. Mạch quét sẽ nhận được tín hiệu lặp lại theo mỗi chu kỳ của mạch dao động đa hài. Để dạng sóng ổn định, cần phải có sự đồng bộ giữa tần số quét và tần số của tín hiệu cần đo. Điều này có thể thực hiện bằng cách thay đổi tần số quét nhờ việc điều khiển định thời.

Sự khác nhau giữa quét lặp lại và quét kích khởi. Tần số và pha của tín hiệu quét lặp lại cần phải được đồng bộ với tín hiệu vào để tạo ra dạng sóng hiển thị ổn định. Nếu tần số sai lệch, thì sự hiển thị dạng sóng sẽ không ổn định.

Quét kích khởi sẽ hiển thị vệt theo chu kỳ thời gian quy định và vì vậy sẽ ổn định mà không liên quan đến tần số tín hiệu vào.

g) Máy hiện sóng quét trễ.

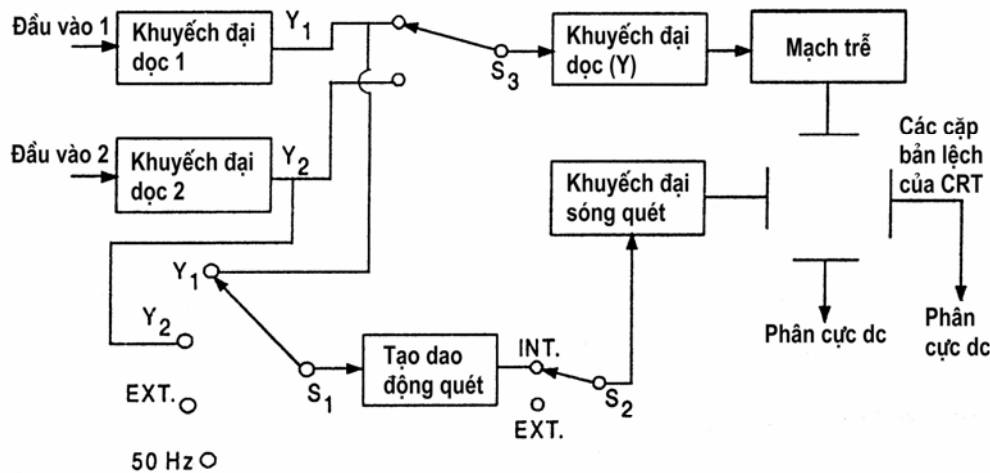
Do xung kích khởi, sự khởi đầu quét sẽ bị trễ, nên sẽ không thể quan sát vệt sáng trên màn hình trong một khoảng thời gian nào đó. Tín hiệu ở bản lệch dọc là liên tục, nên một phần của tín hiệu cần đo sẽ bị mất. Do vậy, cũng cần phải làm trễ tín hiệu. Vì tín hiệu không được đặt trực tiếp vào cặp bản lệch dọc mà phải truyền qua mạch dây trễ, để tạo ra khoảng thời gian cần thiết cho mạch quét khởi đầu tại cặp bản lệch ngang trước khi tín hiệu cần đo đến cặp bản lệch dọc. Nếu độ trễ tín hiệu là 200ns, và sóng quét bị trễ khoảng 80ns, thì tín hiệu cần quan sát sẽ được hiển thị theo tín hiệu quét đúng khi bắt đầu quét, như thể hiện ở hình vẽ 2.4.



Hình 2.4: Tác dụng của mạch làm trễ tín hiệu.

h) Máy hiện sóng vệt kép.

Ở máy hiện sóng vệt kép hay hai vệt, một mạch quét đơn sẽ được hiển thị tại hai vị trí dọc khác nhau trên màn hình theo từng chu kỳ răng cưa luân phiên. Sơ đồ khối máy hiện sóng hai vệt như ở hình 2.5.



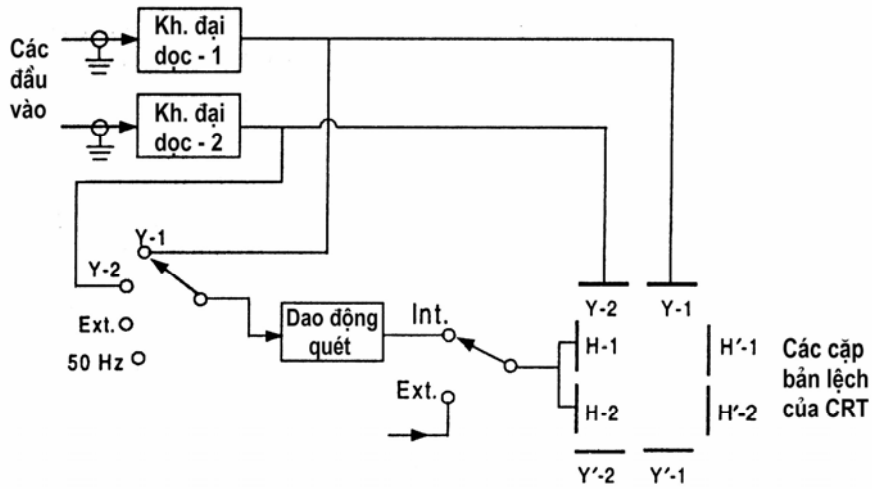
Hình 2.5: Sơ đồ khối của máy hiện sóng hai vệt.

Chuyển mạch điện tử S_3 sẽ chọn tín hiệu vào dọc (Y_1), được đưa đến mạch khuếch đại dọc (Y) trong một khoảng thời gian nào đó, còn tín hiệu Y_2 sẽ được cung cấp đến mạch khuếch đại dọc trong khoảng thời gian tiếp theo. Chuyển mạch S_1 sẽ cho phép kích khởi hoặc bằng tín hiệu Y_1 hoặc bằng tín hiệu Y_2 , hay bằng tín hiệu ngoài, hay kích khởi bằng tín hiệu mạng điện 50Hz. Cấu trúc mạch như đối với máy hiện sóng vệt đơn. Chuyển mạch tự động có tốc độ đủ nhanh để cả hai tín hiệu có thể quan sát một cách rõ ràng trên màn hình (do độ lưu sáng của chất huỳnh quang và độ lưu sáng ở võng mạc mắt).

Ở máy hiện sóng hai vệt, chỉ có một mạch quét, nên đối với một chu kỳ tín hiệu quét sẽ điều khiển sự làm lệch dọc của một dạng sóng vào, và đối với chu kỳ quét tiếp theo của cùng một mạch quét, tín hiệu quét sẽ điều khiển sự làm lệch dọc của tín hiệu vào thứ hai. Vậy hai dạng sóng của hai tín hiệu vào riêng sẽ được hiển thị, nhưng không được hiển thị đồng thời. Do đó không thể so sánh độ lệch pha giữa hai dạng sóng. Để so sánh quan hệ về pha, cần phải có hai dạng sóng được hiển thị đồng thời tại cùng thời điểm, tức là có thể thực hiện bằng máy hiện sóng hai chùm tia.

i) Máy hiện sóng hai tia.

Ở máy hiện sóng tia kép hay hai tia có hai súng điện tử, hai cặp bản lệch dọc và hai cặp bản lệch ngang. Hai cặp bản lệch ngang được đặt song song và được điều khiển bởi cùng một một quét ngang (mạch gốc thời gian), tức là cùng một tín hiệu quét sẽ xuất hiện đồng thời tại hai cặp bản lệch ngang. Sơ đồ khối của máy hiện sóng hai tia như ở hình 2.6, trong đó có một mạch dao động quét có trong hình vẽ, nhưng ở các máy hiện sóng đất tiền có hai mạch tạo sóng quét.

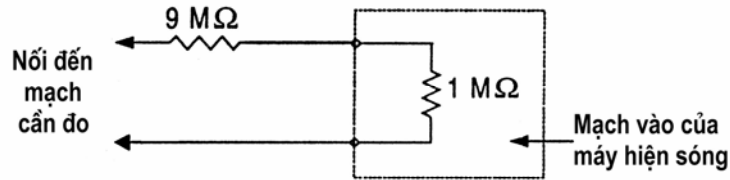


Hình 2.6: Sơ đồ khối đơn giản hóa của máy hiện sóng hai tia.

k) Dây que đo của máy hiện sóng.

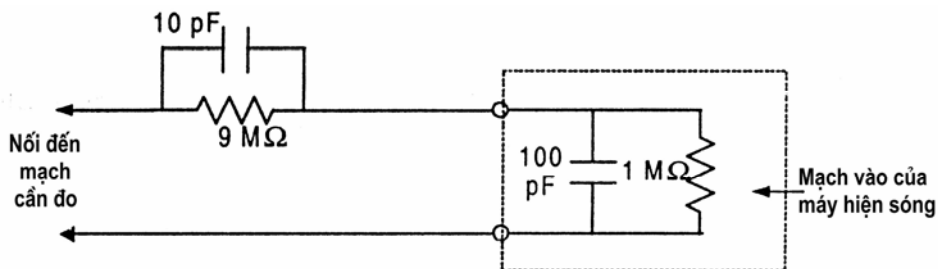
Dây que đo là các đầu nối máy hiện sóng đến thiết bị hay mạch điện tử cần đo thử. Ngoài chức năng dây que đo đơn giản bằng cáp đồng trục thông thường, cần phải có các dây que đo dùng riêng cho máy hiện sóng để đảm bảo tín hiệu đo trung thực nhất.

Dây que đo DC 10:1. Mạch khuếch đại dọc (Y) có trở kháng vào khoảng $1M\Omega$ mắc song song với một tụ khoảng $50pF$. Cáp đồng trục có thể có điện dung ký sinh khoảng $50pF$. Điều này sẽ gây ra quá tải rất lớn đối với mạch điện tử cần đo có trở kháng cao. Giải pháp để hạn chế sự quá tải là mắc một điện trở $9M\Omega$ nối tiếp như ở hình 2.7. Mạch cần đo sẽ xem điện trở vào của máy hiện sóng là $10M\Omega$ thay cho $1M\Omega$, nhưng tín hiệu tại các đầu vào của máy hiện sóng bằng một phần mười tín hiệu đặt vào. Độ suy giảm có thể được bù bằng mạch khuếch đại dọc.



Hình 2.7: Dây que đo dc của máy hiện sóng.

Dây que đo 10:1 tần số cao. Vấn đề về dung kháng thấp của tụ $100pF$ đối với tín hiệu đo ở dải tần số cao được giải quyết bằng cách sử dụng một tụ điện nhỏ có trị số $C = 1/10$ so với tụ điện song song như mạch hình 2.8. Trimmer (tụ xoay) $10pF$ mắc nối tiếp với điện dung $100pF$ để có điện dung thực tế vào khoảng $9pF$ là tương đối thấp nên sẽ không gây quá tải cho mạch của hệ thống có tần số cao, nhưng sẽ làm giảm mức tín hiệu ac vào khoảng một phần mười. Các ảnh hưởng của que đo sẽ được kiểm tra bằng cách cung cấp xung vuông vào que đo để quan sát dạng xung vuông trên máy hiện sóng, sẽ cho tín hiệu tần số thấp (phần bằng phẳng) cũng như tín hiệu tần số cao (các cạnh).

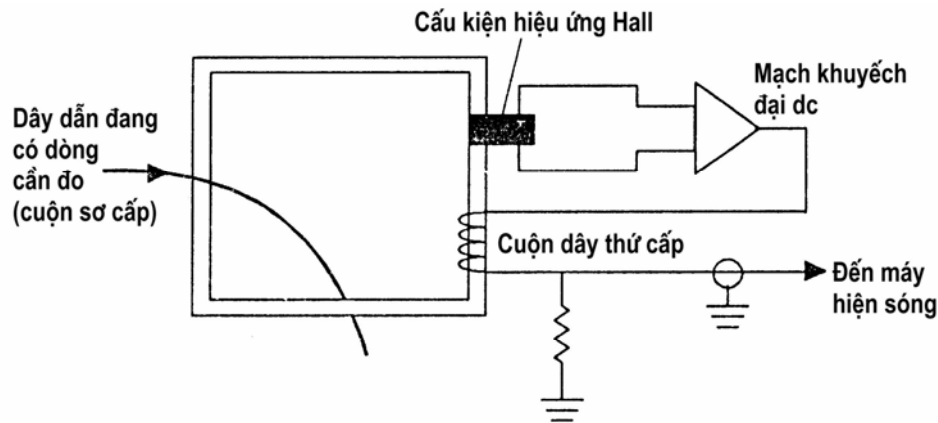


Hình 2.8: Dây que đo 10:1 dùng đo tín hiệu tần số cao

Dây que đo tích cực Đầu đo tích cực gồm một mạch FET lặp lại cực nguồn theo kiểu mạch lặp lại emitter ở BJT, để có điện trở vào cao và điện trở ra thấp nên sẽ loại bỏ sự quá tải cho mạch cần đo khi nối que đo của máy hiện sóng vào mạch. Đầu đo cũng cho mức điện dung rất nhỏ, do vậy sẽ cải thiện đáp ứng tần số cao (khi cần đo các xung tăng nhanh). Ngoài ra, đầu đo tích cực có độ suy giảm thấp hơn nhiều so với đầu đo 10:1. Do đó đầu đo tích cực sử dụng hiệu quả để đo các tín hiệu nhỏ. Tuy nhiên, đầu đo tích cực có giá thành cao nên ít được sử dụng. Đầu đo 10:1 được sử dụng phổ biến hơn.

Dây que đo kiểu tách sóng Đầu đo sử dụng mạch tách sóng bằng diode để tách tín hiệu điều chế ra khỏi tín hiệu cao tần (RF) đã được điều chế, và cũng sẽ chỉnh lưu tín hiệu sóng mang cao tần (RF) thành một chiều (*dc*). Biên độ đỉnh của sóng mang sẽ được hiển thị theo dạng sóng được chồng chập trên tín hiệu *dc*. Như vậy, đầu đo sẽ làm việc như mạch phát hiện tín hiệu ở các máy thu thanh và máy thu thông tin, trong đó tín hiệu có thể trong dải vài megahertz. Khi dùng đầu đo kiểu tách sóng biến đổi các tín hiệu tần số cao thành dải âm tần, nên có thể sử dụng máy hiện sóng có độ rộng băng tần thấp.

Dây que đo cảm ứng dòng. Đầu đo cảm ứng dòng gồm một vòng lõi từ có thể kẹp được dây dẫn để đo được dòng điện như ở mạch hình 2.9.



Hình 2.9: Dây que đo dòng điện cảm ứng dùng cho máy hiện sóng.

Dây dẫn có dòng điện chảy qua cần đo đóng vai trò như một cuộn dây sơ cấp của tín hiệu xoay chiều. Cuộn dây quấn trên lõi từ làm cuộn thứ cấp. Khi có dòng *dc* chảy qua, dòng điện từ trong cấu kiện hiệu ứng Hall giảm xuống, tức là làm tăng mức chênh lệch điện thế sẽ được khuếch đại để cung cấp đến máy hiện sóng.

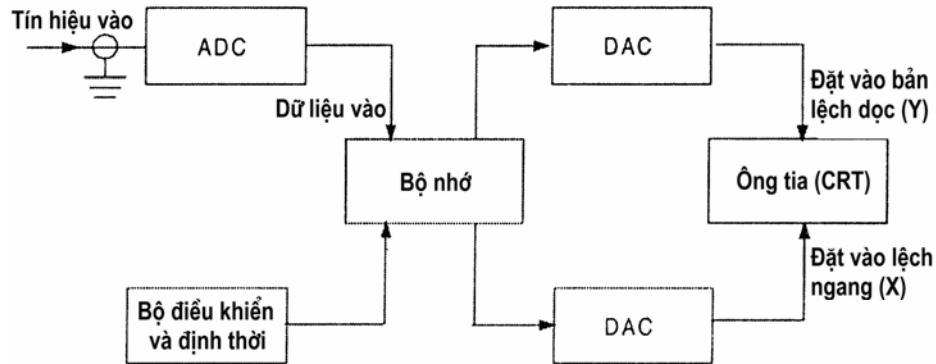
2.2 MÁY HIỆN SÓNG SỐ - NHỚ.

Máy hiện sóng số có chức năng nhớ - DSO [Digital Storage Oscilloscope], là thiết bị đo có giá thành cao và phức tạp, nhất là máy hiện sóng có chức năng xử lý tín hiệu, cho khả năng tính toán các giá trị trung bình, hiệu dụng [r.m.s], biến đổi Fourier và phân tích phổ. Kiểu máy hiện sóng sử dụng vi xử lý không cần thiết trong các dịch vụ sửa chữa, mà thông dụng hơn là kiểu máy hiện sóng không có vi xử lý, để xác định các hư hỏng và các xung chập chờn.

Máy hiện sóng nhớ - số sử dụng ống tia cathode thông thường (không phải kiểu ống tia có chức năng nhớ). Các mẫu dạng sóng sẽ được lưu trữ trong bộ nhớ, và có thể hiển thị trên màn hình của máy hiện sóng thông thường. Sơ đồ khối của máy hiện sóng nhớ - số kiểu không xử lý tín hiệu cho ở hình 2.10.

Tín hiệu cần đo đặt vào máy hiện sóng sẽ được lấy mẫu theo từng khoảng thời gian đều đặn. Mỗi mức mẫu sẽ được chuyển đến bộ biến đổi tương tự sang số (ADC) để tạo ra các tín hiệu logic nhị phân tương ứng với mức biên độ của tín hiệu đã được lấy mẫu. Tín hiệu nhị phân sẽ được lưu trữ trong bộ nhớ nên có thể sử dụng khi cần thiết. Khi cần quan sát, tín hiệu nhị phân sẽ được đưa đến bộ biến đổi số - tương tự, để biến đổi tín hiệu nhị phân thành dạng tín hiệu tương tự ban đầu cung cấp cho ống tia cathode. Các tín hiệu

điều khiển và định thời sẽ kích hoạt bộ nhớ bất cứ lúc nào khi yêu cầu ghi và đọc dữ liệu. Ngoài ra, mạch điều khiển và định thời sẽ cung cấp tín hiệu nhị phân cho bộ gốc thời gian để biến đổi thành tín hiệu gốc thời gian tương tự đưa đến cặp bản làm lệch ngang (H), để tạo ra vết sáng trên màn hình.



Hình 2.10: Sơ đồ khối của máy hiện sóng số có chức năng nhớ

2.3 ỨNG DỤNG ĐO BẰNG MÁY HIỆN SÓNG

a) Sử dụng máy hiện sóng để phát hiện sai hỏng

Máy hiện sóng là thiết bị đo có độ nhạy rất cao, chính xác và không gây quá tải cho hệ thống cần đo, do không có cơ cấu đo kiểu quay. Máy hiện sóng sẽ hiển thị dạng sóng thực tế của tín hiệu vào, nên có thể biết mạch có khuếch đại và méo dạng hay không một cách dễ dàng. Máy hiện sóng có thể dùng để đo mức điện áp *dc*, khảo sát các tín hiệu xung, các tín hiệu răng cưa, tam giác, sóng sin và các tín hiệu có dạng phức tạp khác. Máy hiện sóng có thể đo tần số của các bộ dao động và các bộ tạo xung nhịp. Máy hiện sóng vết kép có thể kiểm tra hai tín hiệu vào (trong trường hợp ở các mạch op - amp và các công), cũng như kiểm tra tín hiệu đầu vào và đầu ra trong mạch điện tử. Do vậy, máy hiện sóng được sử dụng phổ biến trong việc đo thử, sửa chữa các mạch khuếch đại, các mạch dao động, các máy phát, máy thu và trong các hệ thống mạch số.

b) Các chức năng điều khiển trên mặt máy hiện sóng.

Các chức năng điều khiển trên mặt máy hiện sóng thông thường gồm:

- *Điều khiển cường độ tia* [Intensity control] dùng để điều chỉnh độ sáng của vết.
- *Điều khiển độ hội tụ* [Focus control] dùng để điều khiển độ sắc nét của vết sáng.
- *Astigmatism*
- *Điều khiển định thời*. Điều chỉnh khoảng thời gian / vạch chia của mạch dao động quét (gốc thời gian).
- *Điều khiển hệ số khuếch đại dọc (Y)* dùng để điều chỉnh biên độ của dạng sóng hiển thị theo chiều dọc, trong khoảng từ 5mV/div đến 20V/div.
- *Điều khiển hệ số khuếch đại ngang (H)* dùng để điều chỉnh độ dài của vết theo chiều ngang.
- *Điều khiển quét* dùng để chọn mạch quét trong hay quét ngoài.
- *Điều khiển kích khởi* [Trigger control] dùng để chọn xung kích khởi từ bộ khuếch đại dọc (Y), hoặc từ tín hiệu điện lưới hay tín hiệu ngoài (đối với các loại máy hiện sóng hiện nay có thêm chức năng điều khiển đồng bộ).
- *Điều khiển mức kích khởi*, dùng để điều chỉnh mức của xung kích khởi.
- *Điều khiển vị trí ngang*, dùng để điều chỉnh vị trí của dạng sóng hiển thị theo chiều ngang.
- *Điều khiển vị trí dọc* dùng để điều chỉnh vị trí của dạng sóng hiển thị theo chiều dọc.

- *Định chuẩn trong* sẽ cung cấp tín hiệu tần số 1kHz, biên độ không đổi (thường là $2V_{pp}$), để kiểm tra việc định chuẩn que đo.

c) Sử dụng máy hiện sóng.

1. Khi chưa bật chuyển mạch nguồn cung cấp, đặt các núm chức năng điều khiển độ hội tụ [focus], cường độ chùm tia [intensity] và điều khiển hệ số khuếch đại [V/div] ở vị trí thấp nhất (tận cùng bên trái), và các chức năng điều khiển vị trí dọc và ngang ở vị trí gần điểm giữa.
2. Tiếp theo là bật chuyển mạch nguồn cung cấp chính của máy hiện sóng.
3. Sau khoảng thời gian khởi động của máy hiện sóng để cho cathode cần phải được đốt nóng hoàn toàn, tạo ra cường độ chùm tia yêu cầu.
4. Điều chỉnh chức năng điều khiển cường độ chùm tia để có vệt sáng rõ ràng xuất hiện trên màn hình. Điều chỉnh chức năng điều khiển vị trí dọc và ngang nếu cần. (Đôi khi hệ số khuếch đại ngang có thể biểu hiện thành vệt sáng nếu điểm sáng bắt đầu ngoài khung màn hình). Khi điểm sáng có thể nhìn thấy, di chuyển điểm sáng vào trung tâm và điều chỉnh độ hội tụ, độ nhòe để làm cho điểm sáng gọn. Chức năng điều khiển cường độ tia cần phải được điều chỉnh để điểm sáng không quá chói, hoặc không quá mờ.
5. Đặt chế độ quét theo vị trí quét trong [Int.], và điều chỉnh hệ số khuếch đại ngang để mở rộng điểm sáng thành đường sáng đầy đủ ngang trên màn hình.
6. Kiểm tra sự di chuyển theo chiều dọc của đường sáng ngang. Mạch khuếch đại dọc định chuẩn có sẵn trong thiết bị đo.
7. Đặt đầu que đo vào hệ thống cần đo. Chuyển mạch nguồn của hệ thống cần đo bật [ON].
8. Điều chỉnh chức năng điều khiển hệ số khuếch đại dọc để có độ cao của dạng sóng yêu cầu trên màn hình.
9. Điều chỉnh dao động quét (góc thời gian) để có số chu kỳ cần thiết trên màn hình. Đối với máy hiện sóng đã được kích khởi, chu kỳ cần phải ổn định.
10. Khảo sát dạng sóng, đo biên độ và kiểm tra đặc tính của tín hiệu.
11. Để có các mẫu hình Lissajous, đưa tín hiệu ngoài được cung cấp từ máy tạo sóng đến đầu vào quét ngoài, dùng cho phép đo tần số và pha.

d) Các phép đo với máy hiện sóng.

Đo điện áp của tín hiệu vào Giá trị đỉnh - đỉnh của điện áp được đo bằng cách đếm số vạch chia theo chiều dọc giữa hai đỉnh. Chẳng hạn, nếu biên độ đỉnh - đỉnh của dạng sóng chiếm 4 vạch chia trên thang độ nhạy 500mV/div, thì trị số đỉnh - đỉnh là $500\text{mV/div} \times 4\text{div} = 2\text{V}$, vậy biên độ đỉnh là 1V.

Đo khoảng thời gian của chu kỳ Chu kỳ của tín hiệu đo được bằng cách tính số chu kỳ trên bộ góc thời gian. Giá trị góc thời gian có trong một chu kỳ sẽ là chu kỳ của tín hiệu. Ví dụ, trên thang đo $50\mu\text{s/div}$, có 2 chu kỳ tín hiệu chiếm 4 vạch chia, thì số vạch chia chiếm bởi một chu kỳ là 2 vạch chia, nên chu kỳ tín hiệu là $100\mu\text{s}$. Tính nghịch đảo của chu kỳ sẽ cho tần số của tín hiệu, trong ví dụ sẽ tính được là $1/100\mu\text{s} = 10\text{kHz}$.

Đo tần số theo mẫu hình Lissajous Đo tần số tín hiệu theo mẫu hình Lissajous thực hiện bằng cách đưa tín hiệu có tần số cần đo vào đầu vào dọc, và nối tín hiệu có tần số đã biết vào đầu vào quét ngoài, sẽ thu được các mẫu hình khác nhau trên màn hình tùy thuộc vào tỷ số của hai tần số và độ lệch pha của hai tín hiệu. Các mẫu hình Lissajous như ở hình 2.11.

Khi hai tần số bằng nhau, độ lệch pha bằng 0° sẽ tạo ra một đường thẳng nghiêng 45° so với đường ngang; với độ lệch pha 180° , đường thẳng sẽ tạo một góc bằng 135° so với đường ngang. Khi độ lệch pha là 90° , sẽ tạo ra một đường tròn. Đối với các độ lệch pha bất kỳ khác sẽ tạo ra các hình ellipse.

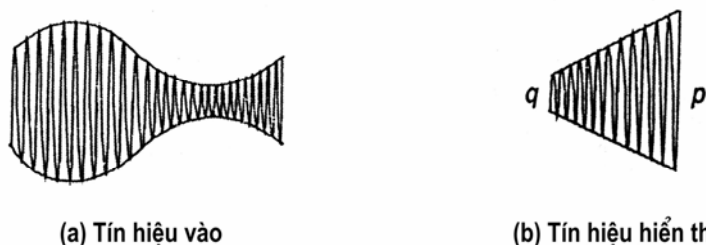
Khi hai tần số tín hiệu không bằng nhau, thì tỷ số của tần số chưa biết (f_v) đối với tần số

	0°	45°	90°	135°	180°
$\frac{f_x}{f_y} = \frac{1}{1}$					
$\frac{f_x}{f_y} = \frac{1}{2}$					
$\frac{f_x}{f_y} = \frac{1}{3}$					
$\frac{f_x}{f_y} = \frac{2}{3}$					

Hình 2.11: Các mẫu hình Lissajous

đã biết (đọc tần số trên máy tạo sóng) (f_h) sẽ được xác định bằng tỷ số của số lượng các vòng theo đường ngang đối với số lượng các vòng theo đường dọc.

Đo chỉ số điều chế của tín hiệu AM Khi tín hiệu điều chế được áp đặt làm tín hiệu quét ngoài, và tín hiệu đã được điều chế làm tín hiệu dọc (Y) như thể hiện ở hình 2.12a. Mẫu hình sẽ được hiển thị như ở hình 2.12b. Chỉ số điều chế sẽ được tính bằng $(p - q)/(p + q)$.



Hình 2.12: (a) Tín hiệu đã được điều chế (b) Hiển thị mẫu của chỉ số điều chế.

Đo độ méo của xung Xung vào và xung ra có thể được hiển thị trên máy hiện sóng hai vết. Độ vồng hoặc độ vượt quá của phân nằm ngang, và độ tăng hay độ giảm của các cạnh xung có thể quan sát trên màn hình. Thời gian tăng (ứng với mức thay đổi từ 10% đến 90% biên độ xung) và khoảng thời gian giảm (ứng với mức thay đổi từ 90% đến 10% biên độ xung) có thể đo được trên mẫu xung. Độ rộng của xung sẽ được đo trong khoảng từ từ mức 50% của cạnh tăng đến mức 50% của cạnh giảm.

e) Các điểm lưu ý khi sử dụng máy hiện sóng.

1. Nối vỏ máy hiện sóng với đất.
2. Cường độ chùm tia điện tử cần phải giữ ở mức thấp có thể quan sát thuận lợi. Điểm sáng không được để lâu tại một vị trí trên màn hình. Trong trường hợp cần phải giữ do một lý do nào đó, thì hãy để ở mức cường độ thấp.
3. Nên bắt đầu phép đo với mức độ nhạy nhỏ nhất ở mạch khuếch đại dọc và tăng dần cho đến khi đạt được mức thiết lập thích hợp.
4. Định chuẩn độ lệch dọc trước khi thực hiện các phép đo. Có sẵn nguồn điện áp trong máy hiện sóng cho việc định chuẩn.
5. Sử dụng que đo phù hợp khi thực hiện phép đo trên các tín hiệu tần số cao, hay khi tín hiệu vào quá lớn.
6. Khi tháo máy hiện sóng để sửa chữa, hãy cẩn thận có điện áp rất cao khoảng vài kilovolt. Ngay cả trong trạng thái ngắt chuyển mạch nguồn điện lưới, các tụ lọc có điện áp cao có thể gây nguy hiểm cho người sử dụng, do vậy tụ cần phải được xả khi tiến hành công việc trên máy hiện sóng ở trạng thái cắt nguồn.

7. Phải cẩn thận khi sử dụng ống tia, hư hỏng ngẫu nhiên bất kỳ sẽ dẫn đến hỏng màn hình.
8. Màn hình phát quang có thể phát xạ tia - x nhẹ, khi cần thay thế nên mua CRT tiêu chuẩn từ nhà sản xuất có uy tín.

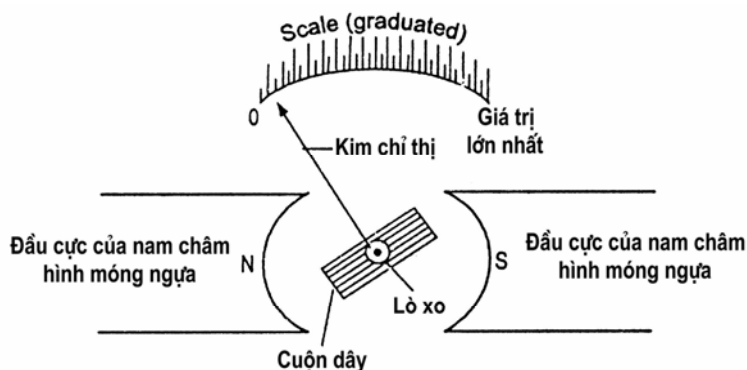
CHƯƠNG 3: THIẾT BỊ ĐO ĐIỆN TỬ ĐA NĂNG VÀ CHUYÊN DỤNG

Thiết bị đo điện tử được giới thiệu trong chương này là thiết bị cơ bản, rất cần thiết trong việc chế tạo, sửa chữa, đo thử các cấu kiện, mạch điện tử và hệ thống điện tử. Sẽ rất bất lợi nếu không có các thiết bị đo để đo thử mạch, đo giá trị của các thông số. Các mục sau mô tả nguyên lý cơ bản và ứng dụng của một số thiết bị đo thông dụng. Các thiết bị đo thử BJT và thiết bị vẽ đặc tuyến BJT sẽ được giải thích ở mục 4.2, thiết bị đo thử IC tuyến tính và IC số sẽ được mô tả ở chương 4.3 và 4.4 tương ứng. Các chỉ tiêu kỹ thuật của một số thiết bị đo giới thiệu ở phần phụ lục I.

3.1 ĐỒNG HỒ ĐO KIỂU TỪ - ĐIỆN

a) Nguyên lý hoạt động của cơ cấu đo kiểu từ - điện

Đồng hồ đo tương tự thường dùng trong đo lường điện – điện tử trước đây, sử dụng cơ cấu cuộn dây di chuyển trong từ trường của nam châm vĩnh cửu (PMMC), còn gọi là cơ cấu D'Arsonval, tức là cơ cấu đo kiểu từ - điện. Về cơ bản, đồng hồ đo kiểu từ - điện là đồng hồ đo dòng một chiều (dc), tạo nên bởi các thành phần khác nhau như ở hình 3.1, với ba bộ phận chính là: (i) bộ phận tạo ra lực làm lệch, (ii) bộ phận điều khiển, và (iii) bộ phận làm nhụt.



Hình 3.1: Cơ cấu đo từ - điện.

Bộ phận tạo lực làm lệch trong các đồng hồ từ - điện là tương tác giữa từ trường và dòng điện như trong động cơ điện một chiều. Khi cuộn dây mang dòng được đặt trong từ trường, sẽ tạo ra mô men xoắn bằng $B \times A \times N \times I$ (Newton-mét), trong đó B là mật độ từ thông tính theo Wb/m^2 , A là tiết diện của cuộn dây tính theo m^2 , N là số vòng dây trong cuộn dây, và I là dòng điện tính theo ampere. Mô men sẽ làm cho cuộn dây xoay. Dòng điện cao hơn, sẽ cho mô men quay lớn hơn. Kim được gắn trên cuộn dây, sẽ di chuyển trên thang đo. Cuộn dây quấn trên một khung nhôm nhẹ và được lắp trên trục thẳng, để khung dây có thể xoay tự do trong từ trường đều do mô men quay.

Từ trường đều và mạnh sẽ được tạo ra bởi nam châm hình móng ngựa làm bằng vật liệu từ tính.

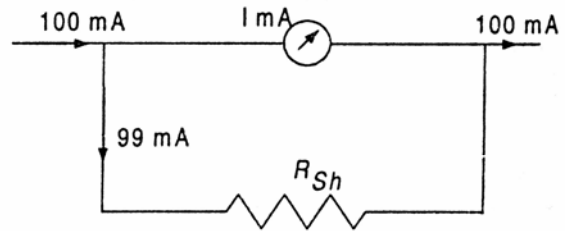
Bộ phận điều khiển bao gồm lò xo được gắn vào cuộn dây động, cản lại lực làm lệch, nên sẽ bằng $k \times q$, trong đó k là hệ số lò xo (tùy thuộc vào các kích thước và độ mềm dẻo của lò xo), còn q là góc làm lệch tính theo độ. Khi lực điều khiển bằng với mô men xoắn, kim chỉ thị sẽ dừng tại giá trị cần đo. Khi dòng điện dừng chảy trong cuộn dây, lực xoắn bằng 0, lò xo sẽ bắt đầu phục hồi lại và sẽ đưa kim chỉ thị về vị trí mức dòng bằng 0.

Bộ phận làm nhụt gồm các bộ tạo dòng xoáy không khí, có vai trò ổn định kim chỉ thị tại vị trí chỉ thị.

b) Đồng hồ đo dòng điện bằng cơ cấu từ - điện

Đồng hồ đo kiểu từ - điện về cơ bản là đồng hồ đo dòng một chiều (dc), được chế tạo để cho độ lệch toàn thang tại các giá trị dòng thấp, 1mA hoặc thấp hơn ($50\mu A$). Tuy nhiên, cơ cấu đo có thể dùng để đo các mức dòng cao bằng cách sử dụng các điện trở có trị số

thấp mắc song song với cuộn dây động gọi là các điện trở shunt. Giả sử ta muốn đo dòng 100mA bằng đồng hồ đo có độ lệch toàn thang là 1mA, thì điện trở shunt phải có trị số sao cho mức dòng 99mA chảy qua shunt và chỉ 1mA chảy qua cuộn dây động, như thể hiện ở mạch hình 3.2.



Hình 3.2: Đồng hồ đo dòng điện.

Trị số điện trở của shunt có thể tính từ phương trình (3.1).

$$I_M = \frac{I_T \times R_{Sh}}{R_M + R_{Sh}} \text{ hay } R_{Sh} = \frac{I_M \times R_M}{I_T - I_M} \quad (3.1)$$

Trong đó, I_T là dòng toàn bộ, I_M là dòng được phép chảy qua cơ cấu đo, R_M là điện trở của cơ cấu đo, và R_{Sh} là giá trị điện trở của shunt. Ví dụ 3.1, cho cách tính điện trở shunt.

Ví dụ 3.1: Điện trở của cơ cấu đo là 1000Ω và dòng có thể chảy qua cơ cấu đo lớn nhất là 1mA. Giá trị của R_{Sh} là bao nhiêu để cho phép đồng hồ đo chỉ thị 100mA? Nếu sử dụng cùng cơ cấu đo để đo dòng 1A, thì shunt của đồng hồ cần phải có là bao nhiêu?

$$R_{Sh} = \frac{I_M \times R_M}{I_T - I_M} = \frac{1 \times 1000}{100 - 1} = \frac{1000}{99} = 10,1\Omega$$

Cơ cấu đo có thể định chuẩn để chỉ thị mức dòng 100mA thay cho 1mA khi mắc shunt $10,1\Omega$ vào mạch đo.

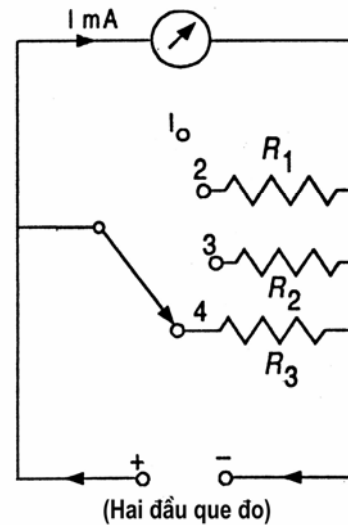
Tương tự, để đo mức dòng 1A, cần phải có shunt vào khoảng 1Ω bằng cách tính như sau:

$$R_{Sh} = \frac{I_M \times R_M}{I_T - I_M} = \frac{1 \times 1000}{1000 - 1} = \frac{1000}{999} = 1\Omega$$

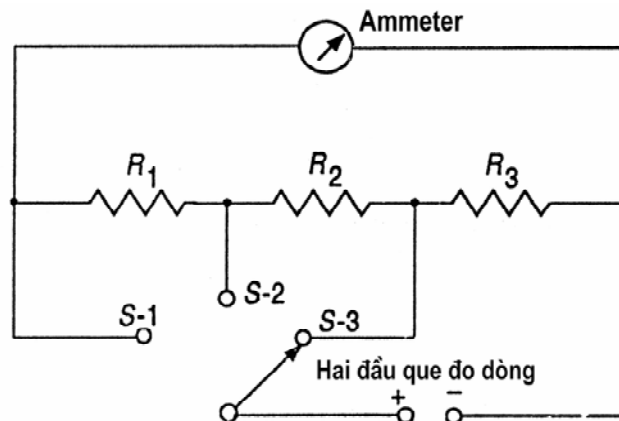
Đồng hồ đo có thể có các thang đo dòng khác bằng chuyển mạch đến các điện trở shunt khác nhau như ở hình 3.3.

Vị trí để trống bên trái của chuyển mạch là thang đo nhỏ nhất (từ 0 đến 1mA) khi không mắc shunt vào phép đo. Các vị trí chuyển mạch 2, 3, và 4 sẽ đặt điện trở R_1 , R_2 , và R_3 mắc song song với cơ cấu đo để cho các thang cao hơn tương ứng.

Theo phương pháp trên, cơ cấu đo vẫn giữ nguyên không có shunt ở vị trí thang đo thấp nhất. Phương pháp đo dòng khác là phương pháp shunt vạn năng hay shunt Ayrton.



Hình 3.3: Ammeter nhiều thang đo



Hình 3.4: Shunt đa năng hay shunt Ayrton.

Shunt vạn năng [shunt Aryton]

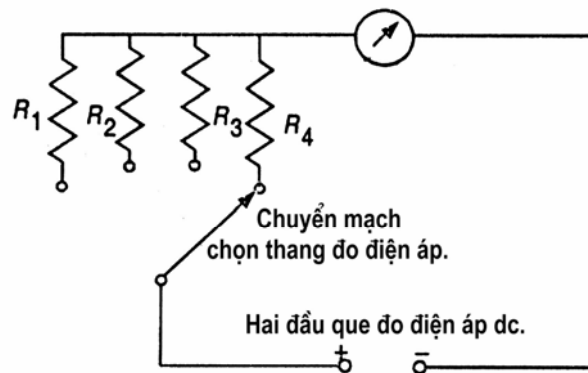
Shunt vạn năng gồm hàng loạt điện trở được mắc song song với cơ cấu đo thông qua các vị trí của chuyển mạch thang đo, như ở hình 3.4. Ở vị trí S-1 của chuyển mạch, shunt của đồng hồ là $R_1 + R_2 + R_3$. Ở vị trí S-2, shunt $R_2 + R_3$ và R_1 sẽ trở thành mắc nối tiếp với cơ cấu đo. Ở vị trí S-3, R_3 sẽ song song còn $R_1 + R_2$ trở nên mắc nối tiếp với cơ cấu đo. Vậy shunt Aryton sẽ hoạt động theo hai cách. Thứ nhất, dùng để rẽ mạch dòng; thứ hai sẽ làm giảm độ nhạy của cơ cấu đo bằng điện trở mắc nối tiếp với cơ cấu đo.

c) Đồng hồ đo điện áp bằng cơ cấu đo từ - điện

Đồng hồ đo dòng bằng cơ cấu đo từ - điện cũng có thể sử dụng làm đồng hồ đo áp [Voltmeter] bằng cách mắc nối tiếp một điện trở lớn cộng với điện trở của cơ cấu đo. Giá trị của điện trở nối tiếp có giá trị lớn để đảm bảo chỉ mức dòng chấp nhận được chảy qua cơ cấu đo. Nếu mức dòng của cơ cấu đo là I_M và điện áp cần đo là V_{me} Volt, giá trị của điện trở toàn bộ R (bằng điện trở mắc nối tiếp + điện trở của cơ cấu đo) sẽ được tính bằng phương trình (3.2).

$$\frac{V_{me}}{R} = I_M \quad (3.2)$$

Ví dụ 3.2: Cơ cấu đo từ - điện dùng để đo 100V trên một mạch điện, nếu mức dòng chảy qua cơ cấu đo là 1mA, xác định trị số điện trở mắc nối tiếp. Điện trở của cơ cấu đo là 1000Ω.

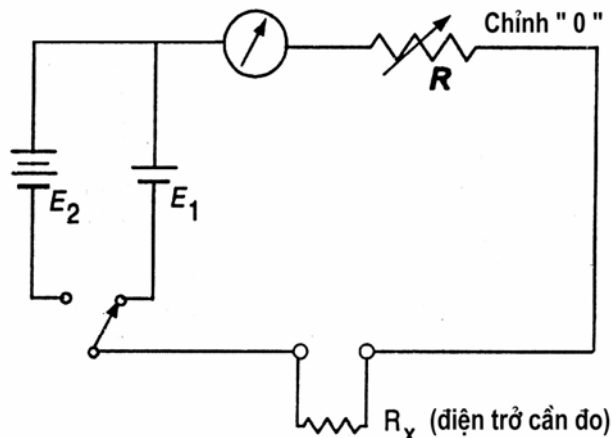


Hình 3.5: Voltmeter tương tự nhiều thang đo.

$$\frac{V_{me}}{R} = I_M = \frac{100V}{R} = 1mA, \text{ vậy } R = 100k\Omega, \text{ nên điện trở nối tiếp} = 100k\Omega - 1k\Omega = 99k\Omega.$$

Khi nhiều điện trở mắc nối tiếp, có thể chọn bằng một chuyển mạch được kết nối để thiết bị đo trở thành một voltmeter nhiều thang đo, như ở hình 3.5.

d) Đồng hồ đo điện trở bằng cơ cấu đo từ - điện

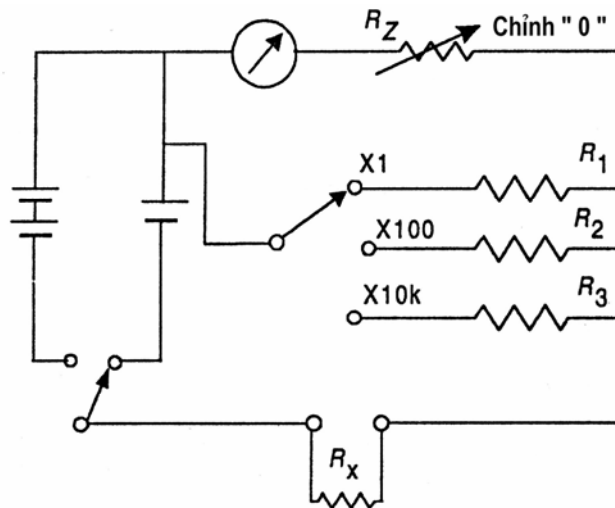


Hình 3.6: Mạch Ohmmeter cơ bản.

Sử dụng nguồn pin trong (pin khô), cơ cấu đo từ - điện có thể dùng làm đồng hồ đo điện trở [ohmmeter] để đo các điện trở chưa biết trị số như mạch ở hình 3.6.

Dòng chảy qua cơ cấu đo sẽ chảy qua điện trở cần đo (R_x). Giá trị của dòng điện là độ lệch của kim chỉ thị của cơ cấu đo sẽ tùy thuộc vào trị số của điện trở chưa biết. Thang đo của ohmmeter có thể định chuẩn và khắc độ theo ohm (Ω). Nếu điện trở quá lớn, nguồn pin có thể không cung cấp đủ do dòng sẽ quá nhỏ, nên cần phải có nguồn dự phòng bằng pin lớn hơn ($E_2 > E_1$) thực hiện thông qua chuyển mạch. Biến trở R phải được hiệu chỉnh để đảm bảo rằng khi điện trở chưa biết bằng 0 (tức là hai đầu que đo được ngắn mạch với nhau), cơ cấu đo phải chỉ thị mức điện trở bằng 0 (độ lệch toàn bộ). Thang điện trở sẽ thể hiện điện trở bằng 0 tại độ lệch đầy thang do điện trở bằng 0 nghĩa là mức dòng lớn nhất chảy qua cơ cấu đo. Điện trở vô cùng nghĩa là không có dòng điện, và đó là tận cùng bên trái của thang đo (vạch mức dòng bằng 0) phải được đánh dấu bằng ∞ trên thang đo điện trở. Các thang đo điện trở khác như thang 100Ω , thang $10k\Omega$, thang $10M\Omega$ sẽ có được bằng cách sử dụng các điện trở khác nhau nhờ chuyển mạch nhiều thang đo như ở hình 3.7.

Để đo ở thang đo điện trở thấp nhất, điện trở shunt phải là điện trở thấp nhất. Đối với các thang cao hơn, phải tăng trị số của các điện trở shunt. Theo hình 3.7, R_1 nhỏ hơn so với R_2 , và R_2 nhỏ hơn so với R_3 , v. v. . . R_Z là biến trở chỉnh 0. Nếu cơ cấu đo có độ lệch đầy thang là $1mA$, R_Z cần phải được điều chỉnh để mạch có dòng $1mA$ khi ngắn mạch hai đầu que đo với nhau (tức là khi $R_x = 0$).



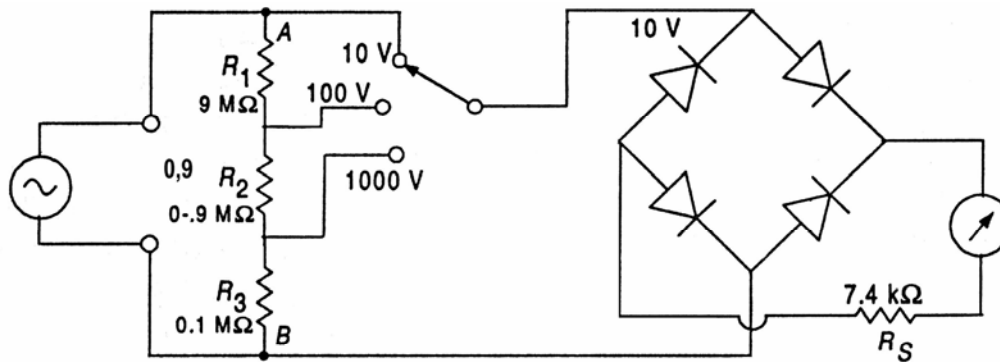
Hình 3.7: Ohmmeter nhiều thang đo.

e) Voltmet xoay chiều bằng cơ cấu đo từ - điện

Cơ cấu đo từ - điện về cơ bản là đồng hồ đo dc . Nếu đưa tín hiệu xoay chiều (ac) đến đồng hồ thì kim chỉ thị sẽ dao động xung quanh điểm 0 do quán tính. Nên để đo điện áp ac phải sử dụng mạch chỉnh lưu bằng diode. Diode sẽ chỉnh lưu điện áp ac , biến đổi điện áp ac thành xung đập mạch dc . Đồng hồ đo sẽ chỉ thị giá trị trung bình như điện áp dc . Đối với bộ chỉnh lưu bán kỳ, mức điện áp dc trung bình sẽ bằng với V_m/π (trong đó V_m là mức điện áp đỉnh của xung đập mạch), còn đối với bộ chỉnh lưu toàn kỳ, mức điện áp dc trung bình là $2V_m/\pi$. Mặc dù kim chỉ thị của đồng hồ đo sẽ lệch tùy theo trị số trung bình, nhưng thang đo sẽ được định chuẩn để chỉ thị giá trị hiệu dụng (rms) của tín hiệu ac . (việc định chuẩn theo các mức tín hiệu vào sóng sin và do đó số chỉ thị sẽ không đúng giá trị hiệu dụng đối với các dạng sóng khác). Thường sử dụng mạch chỉnh lưu cầu để cho giá trị trung bình cao hơn, độ gọn thấp hơn, và không cần biến áp điểm giữa đất tiên, như mạch ở hình 3.8.

Các điện trở R_1 , R_2 , và R_3 có vai trò như mạch phân áp. Các diode của mạch chỉnh lưu

cầu sẽ chỉnh lưu điện áp ac thành dc . Mức điện áp dc trung bình được tạo ra bằng 90% của trị số hiệu dụng (đối với bộ chỉnh lưu bán kỳ mức điện áp dc trung bình bằng 45% của giá trị hiệu dụng). Ở mạch chỉnh lưu cầu sử dụng các diode silicon, sụt áp trên hai diode là 1,4V. Mức điện áp thực sẽ được đặt ngang qua cơ cấu đo và điện trở nhân (R_S). Chẳng hạn, nếu R_1 , R_2 và R_3 ở mạch hình 3.8, là $9M\Omega$; $0,9M\Omega$; và $0,1M\Omega$ tương ứng, điện áp đưa đến mạch chỉnh lưu sẽ là $10V_{rms}$, nếu điện áp đặt vào (như được ghi tại các vị trí đầu cực của chuyển mạch) là 10V,; 100V; hay 1000V ngang qua mạch phân áp AB, thì trị số trung bình dc của điện áp chỉnh lưu sẽ là $2 \times 10V \times 1,4/\pi$ bằng 9V. Sau khi trừ sụt áp 1,4V trên các diode, điện áp dc thực ngang qua mạch cơ cấu đo sẽ là 7,6V nên cần phải có điện trở $7,6k\Omega$ kể cả điện trở của cơ cấu đo (đối với cơ cấu đo 1mA). Vậy độ nhạy của voltmeter ac khi dùng mạch cầu là chỉ bằng 76% của độ nhạy của cơ cấu đo dc . (đối với mạch chỉnh lưu bán kỳ, độ nhạy sẽ giảm xuống hơn nữa đến mức 38%)



Hình 3.8: Mạch dùng cơ cấu đo kiểu từ - điện để đo điện áp xoay chiều.

f) Đồng hồ đo dòng xoay chiều

Chức năng đo dòng ac chỉ có ở một số đồng hồ đo. Dòng điện cần đo chảy qua một điện trở cố định và đo sụt áp trên điện trở bằng voltmeter ac . Điện áp ac sẽ tỷ lệ với dòng khi điện trở có trị số không đổi. Để đo dòng ac , thường sử dụng mạch biến đổi dòng thành áp bằng IC op - amp. Trong một số đồng hồ đo giá thành cao sử dụng các bộ nhiệt ngẫu. Sụt áp dc ngang qua tiếp giáp của nhiệt ngẫu sẽ tỷ lệ với hiệu ứng nhiệt tùy thuộc vào cường độ hiệu dụng của dòng điện. Do vậy, sẽ đo được giá trị rms của dòng điện bất kể dạng sóng của tín hiệu.

g) Đồng hồ đo đa năng

Khi cơ cấu đo từ - điện hợp thành các mạch thành ammeter nhiều thang đo, voltmeter nhiều thang đo, và ohmmeter nhiều thang đo, toàn bộ trong một thiết bị đo, thì thiết bị đo được gọi là đồng hồ đo đa năng. Đồng hồ đo đa năng cũng được gọi là đồng hồ đo AVO (Ampere Volt Ohm). Khi sử dụng đồng hồ đo đa năng để thực hiện các phép đo cần phải tuân theo các lưu ý sau:

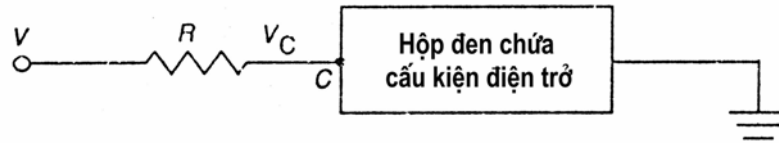
1. Chọn chuyển mạch thông số đo đúng. Nếu muốn đo điện áp, đừng bao giờ để đồng hồ đo ở thang đo dòng điện.
2. Chọn đúng thang đo của một thông số đo. Nếu muốn đo giá trị được cho là 80V, không để đồng hồ ở thang đo 0 – 10V, mà để đồng hồ đo ở thang đo 0 – 100V.
3. Nếu không biết giá trị cần đo, thì hãy để đồng hồ đo ở thang đo cao nhất theo thông số đo, và sau đó giảm dần thang đo theo các nấc giảm dần cho đến khi xác định được thang đo thích hợp.
4. Thang đo được chọn cần phải có số chỉ thị gần với độ lệch đầy thang (fsd) ở mức có thể được đối với phép đo điện áp và dòng điện, và gần một nửa thang đo đối với phép đo điện trở, bởi vì đồng hồ đo sẽ cho sai số phép đo nhỏ nhất.
5. Nếu kim chỉ thị của đồng hồ đo không ở tại vị trí 0 ngay khi không có tín hiệu vào, thì phải hiệu chỉnh bằng bộ phận cơ khí (độ căng của lò xo cân bằng gắn trên

khung dây), để có điều chỉnh 0 chính xác.

6. Khi đo điện trở, điều chỉnh biến trở chỉnh 0 để có độ lệch đầy thang (fsd) khi ngắn mạch hai đầu que đo với nhau.

h) Sử dụng đồng hồ đo đa năng để dò tìm hư hỏng.

Đồng hồ đo đa năng thường được sử dụng để đo điện trở, điện áp và dòng điện dc . Dĩ nhiên, đôi khi đồng hồ đo đa năng cũng có thể đo điện áp ac . Phần lớn các mạch hư hỏng có thể xác định được bằng phép đo điện áp dc . Chẳng hạn, trong mạch hình 3.9, nếu điện trở R hở mạch, thì điện áp V_C tại C sẽ bằng 0. Nếu cấu kiện (transistor) hở mạch, điện áp tại C sẽ bằng điện áp nguồn cung cấp. Nếu cấu kiện bị ngắn mạch, thì điện áp tại C sẽ bằng 0. Khi đo điện áp sẽ thể hiện một giá trị điện trở hở mạch nào đó, điện trở có thể được kiểm tra bằng chức năng đo điện trở của đồng hồ đo đa năng bằng cách ngắt kết nối một đầu điện trở ra khỏi mạch.



Hình 3.9: ảnh hưởng điện áp tại C khi có các cấu kiện hỏng.

Chức năng đo điện trở có thể xác định tụ điện bị rò hay bị ngắn mạch, hoặc cuộn dây có bị hở mạch hay không. Cấu kiện bán dẫn có thể đo thử bằng cách đo điện trở ở các trạng thái phân cực ngược hay phân cực thuận của tiếp giáp bán dẫn. Sự thông mạch khi thực hiện dò mạch có thể kiểm tra bằng đồng hồ đo điện trở ở thang đo thấp nhất của ohmmeter.

Đồng hồ đo đa năng là dụng cụ đo thông thường, dùng trong các dịch vụ đo thử, sửa chữa do cách sử dụng đơn giản, cấu trúc chắc chắn, tương đối chính xác và không yêu cầu nguồn cung cấp ngoài, cũng như không ảnh hưởng bởi từ trường ký sinh.

3.2 VOLTMETER SỐ (DVM)

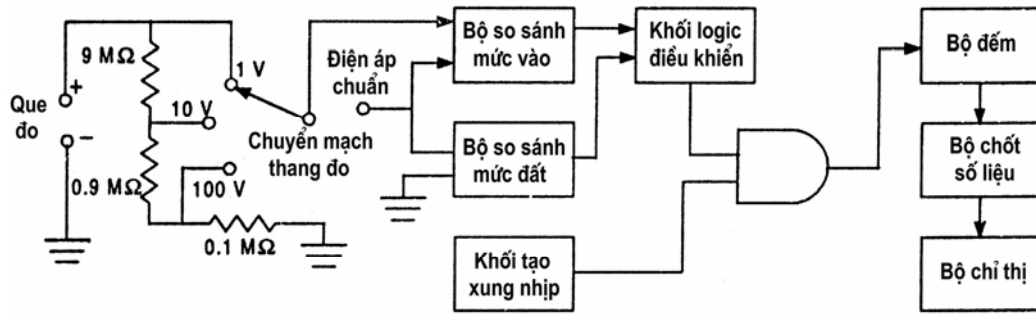
Voltmeter số sử dụng nguyên lý của mạch số để đo điện áp tương tự. Voltmeter số có tất cả các ưu điểm của mạch điện tử số khi so với mạch điện tử tương tự.

a) Nguyên lý

Sau khi mạch suy giảm cho việc chọn thang đo; tín hiệu vào sẽ được chuyển đổi thành tín hiệu số bởi

bộ biến đổi tương tự - số (ADC). Khối ADC có thể sử dụng kỹ thuật tích phân đơn sườn hay hai sườn dốc. Ở dạng cơ bản nhất, ADC sẽ so sánh tín hiệu vào với điện áp mẫu (các phương pháp nhận điện áp mẫu có thể khác nhau). Chỉ cần điện áp vào lớn hơn so với điện áp mẫu, thì tín hiệu ra của bộ so sánh sẽ cho mức logic 1, sẽ giữ cho cổng AND mở và các xung nhịp sẽ truyền qua cổng AND. Bộ đếm sẽ đếm các xung nhịp đó. Ngay khi điện áp vào trở nên bằng với điện áp mẫu, thì tín hiệu ra của bộ so sánh sẽ bằng 0. Cổng AND sẽ đóng và dừng việc đếm. Mức ra của bộ đếm sẽ được chốt và các LED hay tinh thể lỏng sẽ hiển thị giá trị đo. Hình 3.10, là mạch nguyên lý cơ bản cùng với chuyển mạch thang đo.

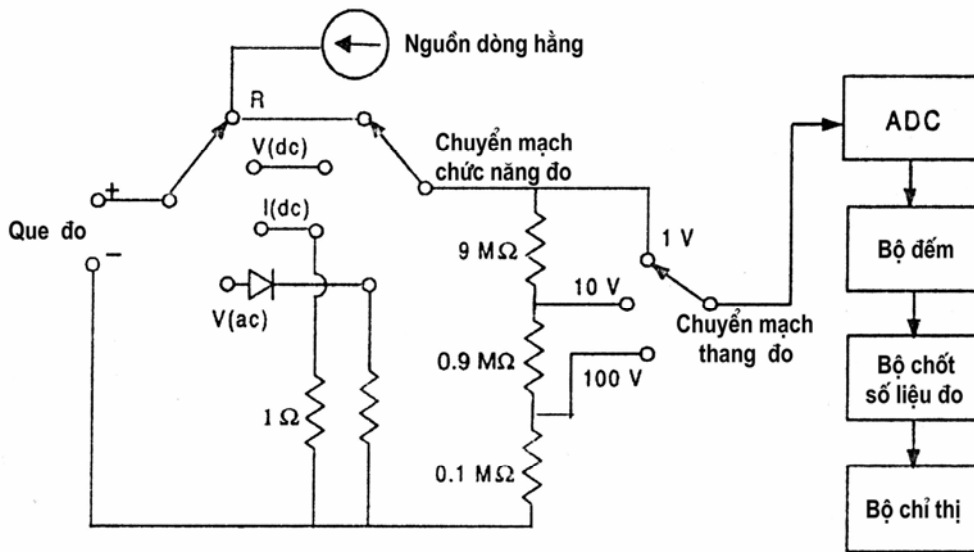
Chuyển mạch thang đo ở hình 3.10, sẽ chọn tín hiệu ra từ mạch phân áp. Các trị số của các điện trở phân áp có thể là $9M\Omega$, $0,9M\Omega$ và $0,1M\Omega$ để chọn ra 1V tại đầu vào của ADC cho các đầu vào 1, 10 và 100V của tín hiệu cần đo. Nếu tín hiệu cần đo là 100V, thì tín hiệu vào đưa đến bộ so sánh sẽ là $(100/10) \times (1/10)$ sẽ là 1V do mạch phân áp. Nếu tín hiệu cần đo là 10V, thì tín hiệu vào đưa đến bộ so sánh sẽ vẫn là 1V. Như vậy, bộ so sánh sẽ lấy V_{in} trong khoảng từ 0 đến 1V bất kể điện áp thực tế cần đo. Mức điện áp vào (từ 0 đến 1V) sẽ được biến đổi thành tín hiệu số mà sẽ được đếm và hiển thị.



Hình 3.10: Sơ đồ khối của Voltmeter số.

b) Đồng hồ đo số đa năng (DMM).

Về cơ bản, DMM là một voltmeter số. Tất cả các thông số khác điện áp, như điện trở, dòng điện, điện áp *ac* đều được biến đổi thành điện áp *dc* nhờ chuyển mạch chọn chức năng đo như ở hình 3.11. Sau đó phép đo điện áp *dc* sẽ cho giá trị của thông số cần đo.



Hình 3.11: Các bộ phận của đồng hồ số đa năng - DMM.

Để đo điện trở, thì điện trở phải được chuyển đổi thành điện áp *dc* bằng mức dòng chảy qua điện trở cần đo từ một nguồn dòng hằng. Nếu mức dòng hằng là 1mA, thì suy ra mức điện áp *dc* được tạo ra trên điện trở chưa biết sẽ tỷ lệ trực tiếp theo mV. Nếu điện trở chọn là 1kΩ, thì mức điện áp được tạo ra sẽ là 1V. Đối với phép đo dòng điện, dòng điện sẽ được biến đổi thành điện áp *dc* bằng cách cho dòng điện chảy qua một điện trở không đổi, chọn là 1Ω. Do vậy mức điện áp *dc* sụt trên điện trở sẽ bằng mức dòng điện (điện áp = dòng điện x 1Ω). Đối với phép đo điện áp *ac*, điện áp *ac* trước hết phải được chỉnh lưu và sau đó sẽ được xem như điện áp *dc* để có thể đo được.

Việc định chuẩn DMM sẽ được kiểm tra bằng phép đo điện trở 0Ω bằng cách ngắn mạch hai đầu que đo, khi đặt chức năng của đồng hồ đo ở vị trí chuyển mạch đo điện trở, hoặc có thể đo điện áp khi biết mức điện áp *dc* trên thang đo điện áp.

c) Ý nghĩa của chữ số bán phần và ba phần tư.

Bộ chỉ thị 3 - chữ số ở DVM cho thang đo từ 0 đến 1V sẽ chỉ các giá trị từ 0 đến 999mV. Bước mức tăng nhỏ nhất là 1mV. Việc bổ sung thêm một chữ số (0 đến 9 thành nhóm 4 bit) về thực chất sẽ làm tăng giá thành, nên biện pháp tiết kiệm nhất là có thể sử dụng chỉ một bit (0 hoặc 1). Bit bổ sung sẽ cho phép DVM chỉ thị các trị số lên đến 1999 thay cho 999, tức mở rộng thang đo lên gấp đôi. Khi chữ số thứ 4 có thể chỉ có giá trị 0 hoặc 1, thì thang đo được gọi là chữ số bán phần (1/2), nên gọi là đồng hồ đo 3 ½ chữ số. Đồng hồ đo có 4 ½ chữ số sẽ chỉ thị giá trị đo lên đến 19999mV.

Tương tự, bằng cách bổ sung hai bit 11, thì chữ số tận cùng bên trái có thể tạo ra là 3. Đồng hồ đo 3 - chữ số sẽ cho phép đọc 999 tiếp theo là 1999 hoặc 2999 hoặc 3999 (bằng cách sử dụng 01, 10, và 11 tương ứng), tức là tăng thang đo lớn nhất vào khoảng 4 lần. Việc bổ sung thang đo như vậy được gọi là đồng hồ đo $3\frac{3}{4}$ - chữ số. Đồng hồ đo $4\frac{3}{4}$ - chữ số sẽ cho số chỉ thị lên đến 39999. Với việc bổ sung $\frac{1}{2}$ - chữ số hoặc $\frac{3}{4}$ - chữ số sẽ làm cho độ chính xác tăng lên như được minh họa ở ví dụ 6.3.

Ví dụ 3.3: Các số chỉ thị 12,375V và 32,375V sẽ được hiển thị như thế nào ở các đồng hồ đo (a) có 3 - chữ số, (b) có $3\frac{1}{2}$ - chữ số, (c) có $4\frac{1}{2}$ - chữ số, và (d) có $4\frac{3}{4}$ - chữ số?

(a) Đồng hồ đo có 3 - chữ số sẽ chỉ thị trên thang đo 99,9V, do đó kết quả đo là 12,375V và 32,375V sẽ đọc được là 12,37V và 32,3V tương ứng.

(b) Đồng hồ đo $3\frac{1}{2}$ - chữ số sẽ chỉ thị số 12,375V là 12,37V trên thang đo 19,99V và số đo 32,375V là 32,3V trên thang đo 099,9V.

(c) Đồng hồ đo $4\frac{1}{2}$ - chữ số sẽ chỉ thị số 12,375V là 12,375V trên thang đo 19,999V, nhưng đối với số đọc 32,375V, thì đồng hồ đo $4\frac{1}{2}$ - chữ số sẽ chỉ thị là 32,37V trên thang đo 99,99V.

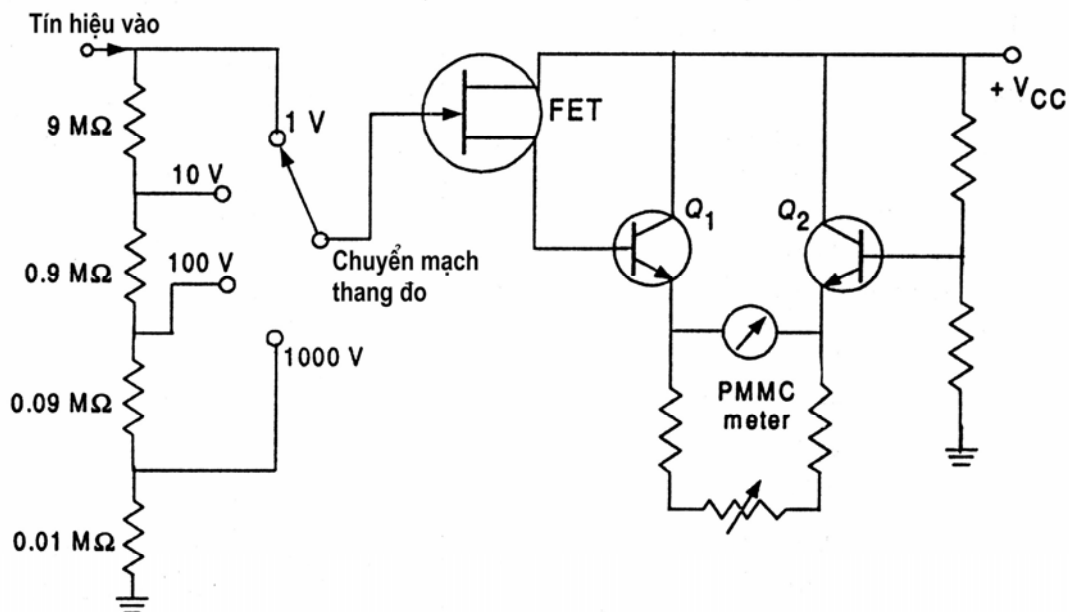
(d) Đồng hồ đo $4\frac{3}{4}$ - chữ số sẽ chỉ thị số 12,375V là 12,375V trên thang đo 19,999V, và đối với số đo 32,375V sẽ chỉ thị là 32,375V trên thang đo 39,999V.

3.3 VOLTMETER ĐIỆN TỬ

Voltmeter điện tử sử dụng mạch khuếch đại một chiều, hệ số khuếch đại của mạch khuếch đại sẽ cho phép sử dụng thiết bị đo để đo các điện áp ở dải millivolt và microvolt. Trước đây, các voltmeter điện tử được gọi là VTVM (vacuum tube voltmeter). Hiện nay thuật ngữ VTVM vẫn được sử dụng mặc dù đèn chân không đã được thay thế bằng các transistor. Tên gọi mới của thiết bị đo là voltmeter điện tử (EVM) hay voltmeter bằng transistor (TVM).

Voltmeter điện tử có thể lắp theo các kiểu mạch khuếch đại khác nhau, chẳng hạn như mạch khuếch đại bằng transistor đơn hay mạch khuếch đại cân bằng, hoặc bằng op - amp. Mục đích cơ bản của việc sử dụng mạch khuếch đại *dc* là để có hệ số khuếch đại và điện trở vào cao (tức là có thể đo được các tín hiệu yếu), và để cách ly đồng hồ đo với mạch vào của thiết bị đo (tức là có thể sử dụng đồng hồ chắc chắn hơn và độ nhạy kém hơn). Voltmeter điện tử điển hình như mạch ở hình 3.12.

EVM sử dụng mạch khuếch đại bằng FET làm tầng đầu. Cấu kiện bằng FET có trở kháng vào rất cao, nên sẽ không gây ra quá tải cho mạch cần đo, cho độ chính xác cao.

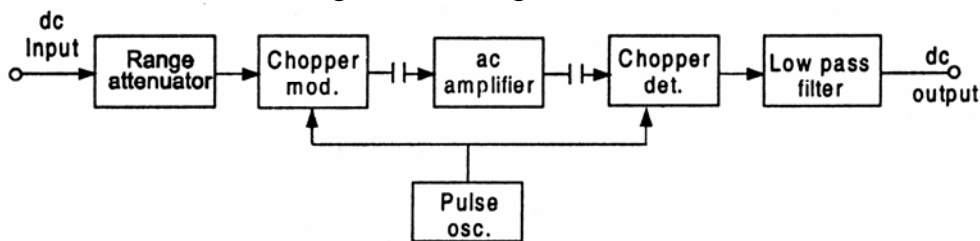


Hình 3.12: Mạch voltmeter điện tử.

Mạch phân áp được mắc để làm chuyển mạch thang đo, cho phép điều khiển các thang đo điện áp khác nhau. Các điện trở ở mạch hình 3.12, sẽ biến đổi mức vào là 1V, 10V, 100V và 1000V thành 1V tại cổng của FET. Các transistor Q_1 và Q_2 tạo thành mạch cầu. Cầu sẽ được cân bằng sao cho mặt chỉ thị của đồng hồ sẽ chỉ thị số đo bằng 0 khi tín hiệu vào bằng 0.

Khi sử dụng mạch khuếch đại thuật toán, nguồn điện áp hằng, khoảng 1V, sẽ cung cấp tín hiệu đưa đến đầu vào không đảo thông qua một biến trở được định chuẩn. Mức vào dc sẽ được giảm xuống đến 0 đối với 1V nhờ các mạch suy giảm thang đo, sẽ cung cấp tín hiệu đến đầu vào đảo. Đồng hồ đo mắc ở đầu ra để quan sát mức 0. Điện thế kế của điện áp mẫu sẽ được hiệu chỉnh để có mức 0 trên đồng hồ. Sau đó điện áp vào là cân bằng với điện áp chuẩn đã được chia thang, chỉ thị trên mặt số của điện thế kế. Mặc dù, phương pháp cân bằng mức 0 có độ chính xác cao hơn, nhưng ở các thiết bị đo giá thấp, điện áp vào dc phải được chuyển đổi thành millivolt, khoảng 10mV, hệ số khuếch đại của op - amp được điều chỉnh đến mức 100 và sau đó mắc đồng hồ đo vào đầu ra để định chuẩn, cho phép chỉ thị trực tiếp mức điện áp vào.

Mạch khuếch đại dc hay bị trôi dòng ra (do nhiệt độ của tiếp giáp), do đó một số thiết bị đo sử dụng mạch ngắt quãng để ngắt điện áp dc thành các xung, để có thể sử dụng mạch khuếch đại ac như mạch ở hình 3.13. Sau khi khuếch đại các xung sẽ được biến đổi thành một chiều và được đo bằng cách sử dụng mạch vi sai.



Hình 3.13: Sơ đồ khối của voltmeter điện tử sử dụng mạch ngắt quãng (chopper).

a) Các ưu điểm của EVM

1. Trở kháng vào của EVM rất cao, nên ảnh hưởng do quá tải không đáng kể trên mạch cần đo thử. Do vậy, độ chính xác của phép đo cao.
2. Có thể đo điện áp ngay ở các mức microvolt nhờ sự khuếch đại tín hiệu đo. Ở kiểu cơ cấu đo từ - điện, đo mức điện áp dưới 100mV rất khó khăn.
3. Điện dung vào của voltmeter điện tử là rất nhỏ, vào khoảng vài picofarad. Do đó có thể đo được các mức điện áp tín hiệu tần số cao sau khi chỉnh lưu.
4. Đồng hồ có độ nhạy thấp, 1000Ω/V, và vì vậy rẽ tiền, thô, có thể sử dụng cho các phép đo.
5. Nguồn cung cấp cho mạch khuếch đại không lấy từ mạch cần đo, mà lấy từ V_{CC} .
6. Ở kiểu mạch cầu cân bằng (như thể hiện ở hình 3.12), ảnh hưởng của các thay đổi ở các thông số của FET và BJT là thấp nhất.
7. Độ dịch mức 0 trong quá trình hoạt động không xảy ra.

b) Nhược điểm của EVM

1. Nhược điểm chính là cần phải có khối nguồn cung cấp cho mạch khuếch đại, nên EVM có giá thành cao và kích thước lớn.
2. Mạch khuếch đại dc bị trôi mức tín hiệu ra.

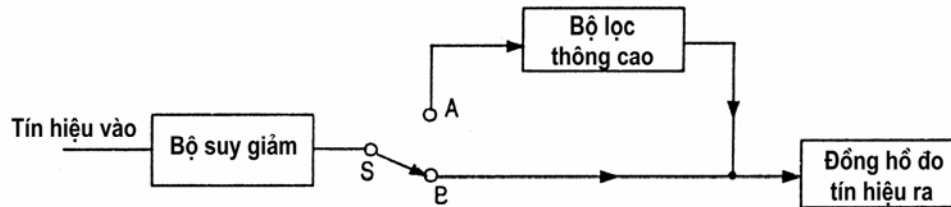
c) Đồng hồ đo điện tử đa năng

Đồng hồ đo điện tử đa năng (EMM) về cơ bản là voltmeter một chiều, nhưng sẽ làm việc như nhiều đồng hồ đo như chuyển mạch chức năng kết nối các thiết bị đo để biến đổi các thông số đo khác thành điện áp dc , như đã giải thích ở DMM.

3.4 ĐỒNG HỒ ĐO HỆ SỐ MÉO DẠNG TÍN HIỆU

a) Nguyên lý

Đồng hồ đo hệ số méo dạng dùng để đo độ méo hài tổng có trong tín hiệu ra. Tần số cơ bản sẽ được triệt nhờ mạch lọc thông cao, mà tần số cắt của mạch lọc hơi cao hơn so với tần số cơ bản. Tín hiệu tần số cơ bản sẽ thoát xuống đất và các tần số cao hơn so với tần số cơ bản (hài bậc 2, hài bậc 3, v. v. . .) sẽ đưa đến voltmeter tạo ra mức điện áp đo toàn bộ các hài có trong tín hiệu. Đồng hồ đo độ méo có thể là kiểu nhiệt ngẫu hoặc voltmeter điện tử. Sơ đồ khối của đồng hồ đo độ méo điển hình cho ở hình 3.14.



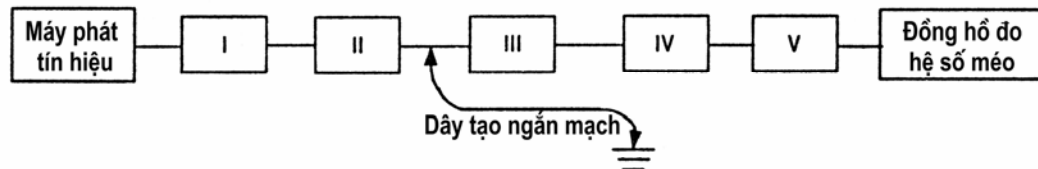
Hình 3.14: Sơ đồ khối của đồng hồ đo hệ số méo tín hiệu.

b) Thực hiện phép đo độ méo

Tín hiệu vào sẽ được cung cấp từ máy tạo sóng đưa đến bộ khuếch đại cần đo thử độ méo. Tín hiệu ra của bộ khuếch đại là tín hiệu vào của thiết bị đo. Khi chuyển mạch S đặt tại vị trí B, sẽ thu được toàn bộ tín hiệu ở đồng hồ đo đầu ra. Tín hiệu toàn bộ hoặc sẽ được điều chỉnh đến mức lệch đầy thang (fsd), hoặc mức cố định nào đó được ghi dấu trên mặt chỉ thị của đồng hồ nhờ mạch suy giảm. Tiếp theo, chuyển mạch đặt tại vị trí A, nên bộ lọc thông cao sẽ loại bỏ tín hiệu tần số cơ bản cho đến khi nhận được mức biên độ giảm ở mặt chỉ thị của đồng hồ. Mức chỉ thị đó là mức tổng trừ đi tần số cơ bản, tức là lượng các sóng hài. Đồng hồ đo sẽ được định chuẩn theo phần trăm của độ méo dạng mà có thể đọc trực tiếp trên vạch chia thấp nhất.

c) Sử dụng đồng hồ đo độ méo trong việc dò tìm hư hỏng

Có thể đo được độ méo xuất hiện trong thiết bị cần đo thử. Nguyên nhân gây méo dạng có thể được xác định bằng ngắn mạch lần lượt các tầng của thiết bị, như ở hình 3.15.



Hình 3.15: Sử dụng đồng hồ đo hệ số méo để xác định tầng hỏng.

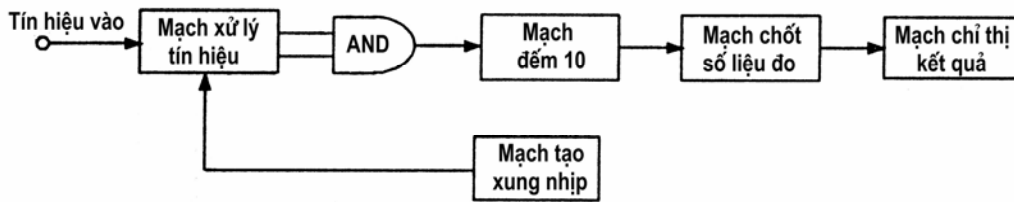
Chẳng hạn, nếu tầng III được làm ngắn mạch theo hình vẽ, và độ méo vẫn còn, tầng nào đó trong số các tầng III, hay IV, hoặc V là tầng gây méo dạng. Nếu méo dạng được loại bỏ, thì tầng I hoặc tầng II có thể bị hỏng. Toàn bộ các tầng có thể được đo thử theo phương pháp này để nhận diện tầng hỏng. Khi xác định được tầng hỏng theo phương pháp trên, ta có thể đo thử thêm để biết nguyên nhân gây méo dạng và sửa chữa hư hỏng.

3.5 BỘ ĐẾM TẦN SỐ

Bộ đếm tần là một thiết bị đo số có thể dùng để đo tần số, khoảng thời gian giữa hai tín hiệu, chu kỳ xung, tỷ số của hai tần số và có thể đếm số xung.

a) Nguyên lý hoạt động.

Ở kiểu đo cơ bản nhất đó là tín hiệu cần đo được đặt vào cổng AND, cổng chỉ mở trong khoảng thời gian cố định bằng một xung mở cổng. Xung ra của cổng AND sẽ được đưa đến bộ đếm 10 và chốt số liệu để sau đó đưa đến khối hiển thị như thể hiện theo sơ đồ khối ở hình 3.16.



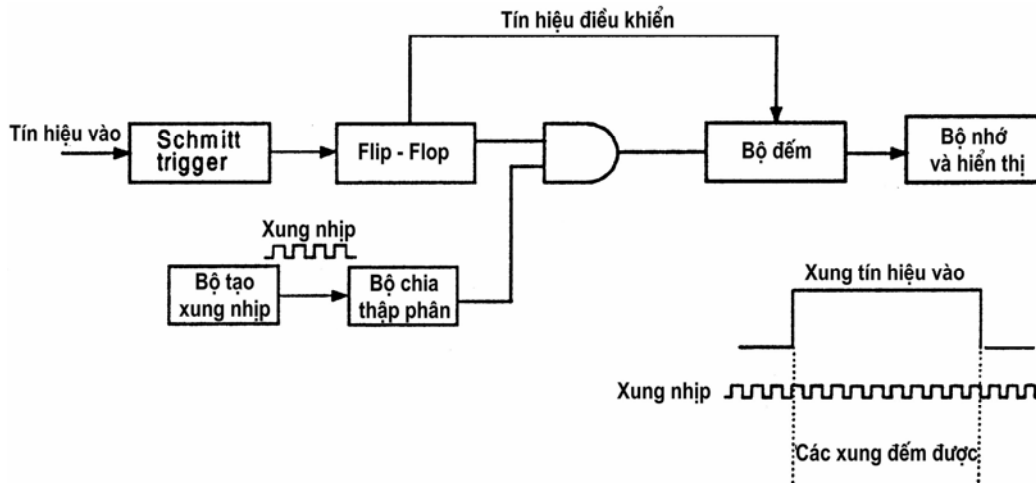
Hình 3.16: Sơ đồ khối của bộ đếm tần.

Mạch xử lý tín hiệu gồm một khối khuếch đại và khối trigger Schmitt. Tín hiệu dạng sóng sin vào được khuếch đại và chuyển đổi thành các xung vuông để được đưa đến một đầu vào của cổng AND, đầu vào còn lại lấy xung định thời từ mạch tạo xung nhịp (khối gốc thời gian).

b) Các phép đo bằng bộ đếm tần.

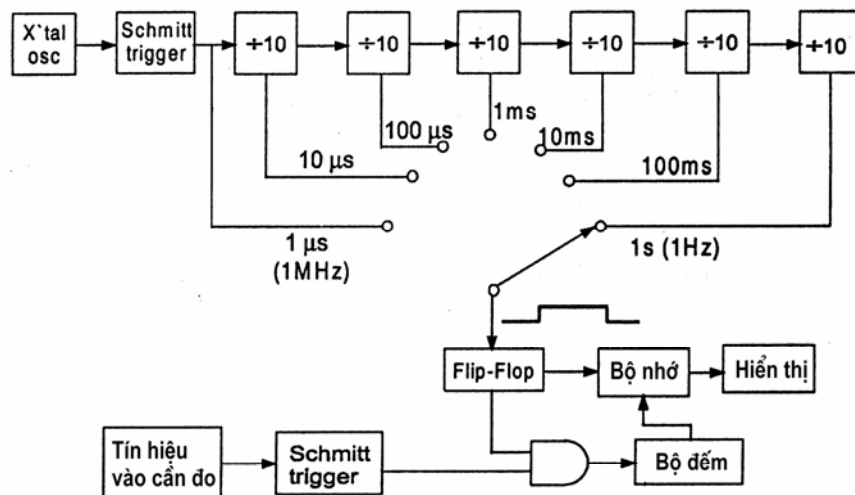
Phép đo tần số: Cổng AND sẽ duy trì việc mở cổng theo chu kỳ của xung định thời, nên sẽ cho các xung tín hiệu cần đo tần số tại đầu ra của cổng AND trong khoảng thời gian mở cổng. Bộ đếm sẽ đếm các xung và số đếm sẽ được lưu trữ vào bộ nhớ cũng như được hiển thị. Xung định thời kích khởi bộ đếm tại thời điểm xuất hiện cạnh trước và dừng bộ đếm tại thời điểm xuất hiện cạnh sau của xung nhờ flip – flop. Tương tự, xung định thời cũng sẽ điều khiển bộ nhớ.

Nếu khoảng thời gian của xung định thời là 1 giây, bộ đếm mở cổng trong khoảng thời gian là 1 giây, bộ đếm cho số chu kỳ tín hiệu truyền qua cổng trong một giây, tức là đo



Hình 3.18: (a) Sơ đồ khối của mạch đo chu kỳ

(b) Hoạt động của cổng AND.



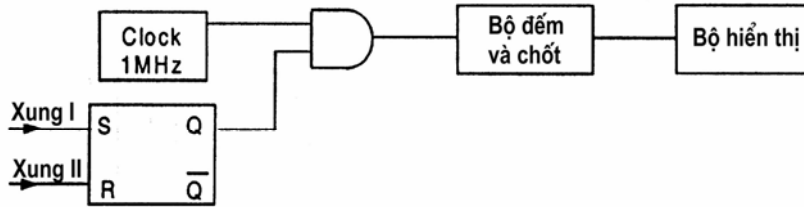
Hình 3.17: Sơ đồ khối của bộ đếm tần nhiều thang đo.

trực tiếp tần số của tín hiệu.

Đối với các tần số cao, sử dụng mạch chia 10 để tạo ra các xung định thời từ 1s đến 1ms tùy theo các vị trí đặt của chuyển mạch nhiều vị trí. Nếu có 1000 xung của tín hiệu cần đo truyền qua cổng AND trong khoảng thời gian 1ms, thì tần số của tín hiệu là 1000MHz. Các bộ đếm không thể đếm các tần số quá cao (ở dải gigahertz), nên các tần số cao sẽ được đo bằng kỹ thuật ‘chia thang trước’, tức là tần số tín hiệu sẽ được chia 2, 4, 8, v. v. . . sao cho tần số sau khi chia thang trước phù hợp với thang đo của bộ đếm tần. Sơ đồ khối bộ đếm tần có mạch chia tần số xung nhịp (mạch chia gốc thời gian) như ở hình 3.17.

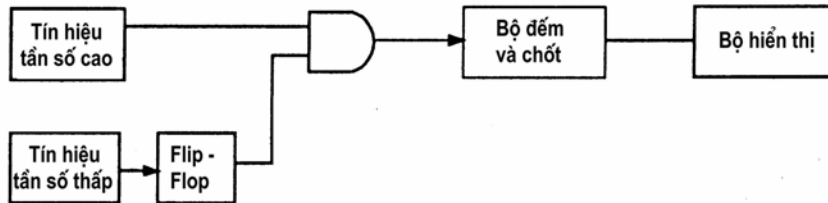
Đo chu kỳ: Để đo chu kỳ, xung tín hiệu vào có tác dụng như một xung định thời dùng để mở cổng truyền các xung nhịp qua cổng AND. Tín hiệu vào sẽ mở và đóng cổng AND, nên số đếm là số lượng xung nhịp đã được truyền qua cổng sẽ cho biết chu kỳ thời gian của xung tín hiệu cần đo. Sơ đồ khối của mạch đo chu kỳ như ở hình 3.18a và b.

Đo khoảng thời gian giữa hai xung: Có thể đo khoảng thời gian giữa hai xung bằng cách sử dụng một tín hiệu để mở cổng và tín hiệu còn lại để đóng cổng AND. Tín hiệu xung nhịp dùng để đo khoảng thời gian khi mở và đóng cổng. Phép đo được thể hiện ở hình 3.19. Xung 1 làm cho đầu vào $S = 1$ và $R = 0$, nên $Q = 1$, khi xung 2 xuất hiện làm cho $S = 0$ và $R = 1$, nên $Q = 0$.



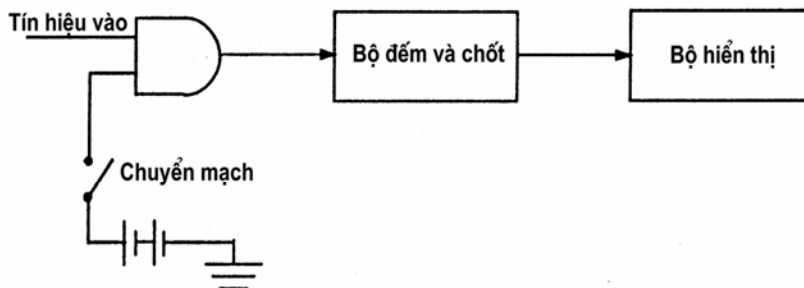
Hình 3.19: Phương pháp đo khoảng thời gian giữa hai xung.

Đo tỷ số tần số của hai tín hiệu: Nếu có hai tín hiệu, thì tín hiệu tần số thấp được sử dụng làm xung định thời, còn tín hiệu tần số cao sẽ được đếm trong khoảng thời gian của xung định thời. Phép đo cho biết tỷ số của hai tần số trên khối hiển thị như ở sơ đồ khối hình 3.20.



Hình 3.20: Phương pháp đo tỷ số của hai tần số.

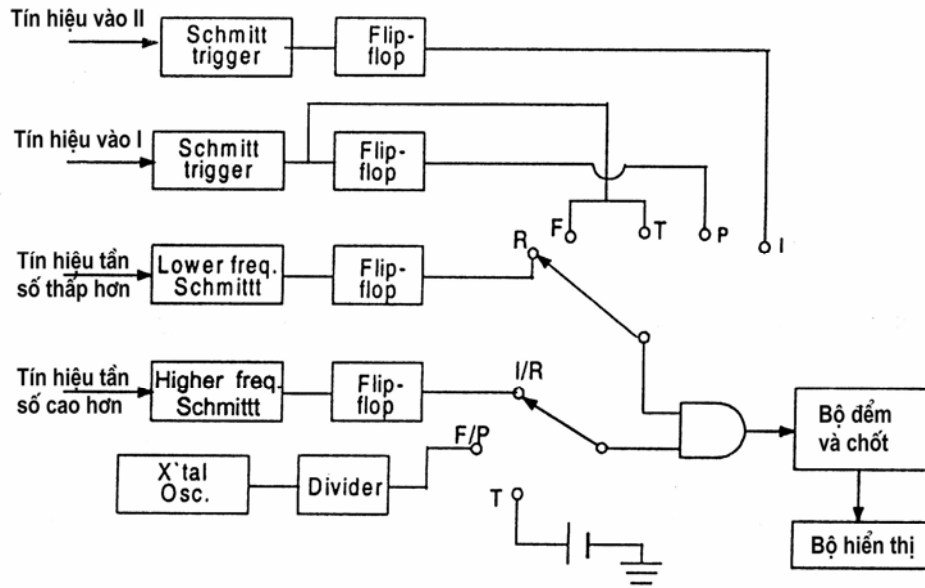
Đếm xung: Mạch đơn giản như ở hình 3.21, sẽ cho biết là bộ đếm sẽ đếm tổng số xung truyền qua cổng trong suốt khoảng thời gian chuyển mạch giữ ở trạng thái kín mạch.



Hình 3.21: Phương pháp đếm tổng số xung.

c) Bộ đếm tần số đa năng.

Bộ đếm tần số đa năng kết hợp tất cả các phép đo trong thiết bị đo đơn nhờ các vị trí đặt của mạch chuyển mạch. Mạch đo cơ bản theo các vị trí chuyển mạch như ở hình 3.22.



Hình 3.22: Sơ đồ khối của bộ đếm đa năng.

d) Các ưu điểm của bộ đếm tần số kiểu số.

Các ưu điểm của bộ đếm tần số kiểu số gồm:

1. Độ rõ cao (6 đến 8 digit)
2. Độ chính xác cao (do sự ổn định của mạch dao động bằng tinh thể)
3. Tốc độ đo cao.
4. Đồng hồ đo sẽ không đáp ứng đối với nhiễu và tạp âm mức thấp khi đặt mức kích khởi cao.
5. Dễ đọc số chỉ thị.

e) Sử dụng máy đếm tần số dò tìm trạng thái hỏng của thiết bị.

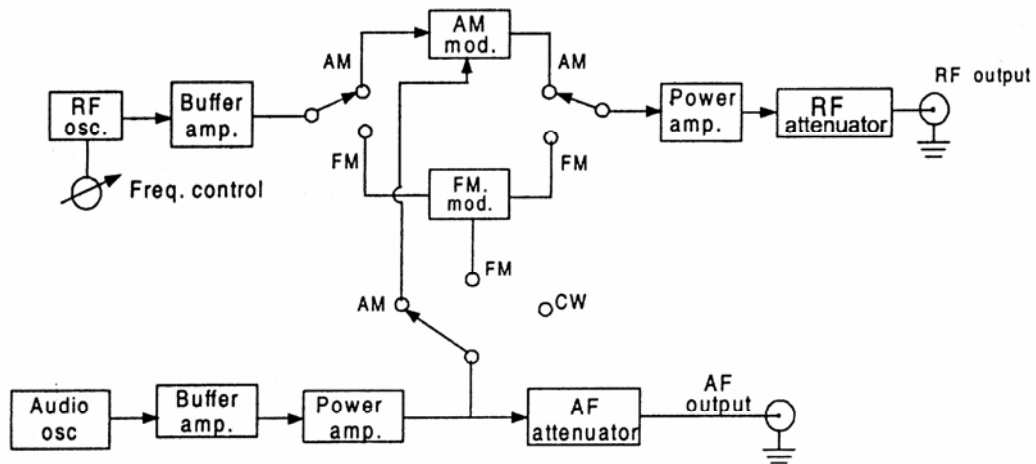
Tần số của các bộ tạo xung nhịp (trong máy tính), các bộ dao động nội (trong các máy thu) và các bộ dao động cao tần (RF) (trong các máy phát tín hiệu và trong các máy thu - phát), có thể được đo để kiểm tra nếu các tầng có hư hỏng. Máy tạo xung và máy tạo hàm có thể được kiểm tra để tìm sai hỏng bằng cách đo tần số, độ rộng xung và khoảng thời gian của các xung đã được tạo ra. Các điểm đo thử thường có sẵn trên bảng mạch của thiết bị điện tử để có thể lấy tín hiệu cần đo bằng đồng hồ đo tần số.

3.6 MÁY PHÁT TÍN HIỆU CAO TẦN (RF)

Máy phát tín hiệu cao tần sẽ tạo ra tín hiệu tần số radio dùng để điều chế tín hiệu cao tần với tín hiệu âm tần theo kiểu điều biên hay điều tần. Việc điều chế tín hiệu âm tần sẽ được tạo ra bởi thiết bị đo. Cũng có thể cung cấp tín hiệu điều chế ngoài. Sơ đồ khối của máy tạo tín hiệu RF như ở hình 3.23.

Bộ suy giảm sẽ được định chuẩn để cho mức suy giảm mỗi nấc là 20dB tương ứng với 1V. Tín hiệu âm tần cũng có thể lấy ra thông qua mạch suy giảm khác để kiểm tra các tầng âm tần.

a) Sử dụng máy phát tín hiệu RF



Hình 3.23: Sơ đồ khối của máy tạo tín hiệu RF.

Máy phát tín hiệu RF phải được nối với máy thu cần đo thông qua cáp có bảo vệ chống nhiễu. Chọn băng tần và tần số dao động. Chọn kiểu điều chế và độ sâu điều chế. Bộ suy giảm đặt tại vị trí mức ra của phép đo yêu cầu. Đầu ra của máy tạo sóng phải được nối với đầu vào của thiết bị cần đo thử. Nối nguồn cung cấp và tiếp theo bật công tắc nguồn của máy phát tín hiệu [ON]. Máy thu được điều chỉnh để thu tín hiệu. Có thể mắc voltmeter điện tử (EVM), hay đồng hồ đo mức công suất âm tần tại đầu ra của máy thu. Nếu không có tín hiệu ra ở máy thu, thì mức ra của máy phát tín hiệu cần phải được tăng thêm, sao cho máy thu có thể nhận được tín hiệu ra không méo. Tất cả các phép đo thực hiện với mức ra ở mức không đổi và mức ra thay đổi của máy phát tín hiệu.

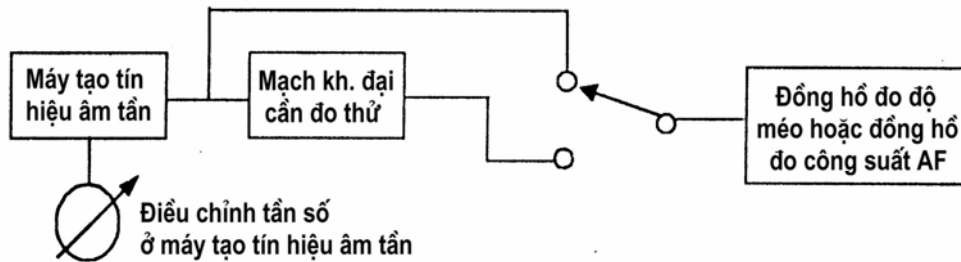
b) Sử dụng máy tạo tín hiệu trong việc chẩn đoán hỏng.

Máy tạo tín hiệu cao tần được sử dụng phổ biến để chẩn đoán tình trạng hỏng trong các máy thu. Tín hiệu phải được cung cấp đến máy thu và sử dụng máy hiện sóng để quan sát dạng sóng tín hiệu có ở đầu vào và đầu ra của các tầng khác nhau. Nếu một tầng thể hiện tín hiệu ra bình thường, thì tất cả các tầng trước tầng đó là bình thường và sai hỏng có thể ở tầng sau đó kế tiếp. Theo cách này có thể xác định tầng hỏng.

Máy tạo tín hiệu cũng cần cho việc cân chỉnh máy thu để tần số dao động nội và tần số tín hiệu RF là bằng nhau (cùng tần số) tại tất cả mức thiết lập trên núm tinh chỉnh trong băng tần. Thủ tục và trình tự cân chỉnh để đo các thông số của máy thu sẽ được giải thích ở mục 5.4, chương 5.

3.7 MÁY TẠO TÍN HIỆU ÂM TẦN.

Máy tạo tín hiệu âm tần bao gồm bộ dao động âm tần (thường sử dụng bộ dao động kiểu cầu Wien), bộ khuếch đại đệm và bộ khuếch đại công suất kết nối với bộ suy giảm định chuẩn như ở sơ đồ khối hình 3.24.



Hình 3.24: Thiết lập phép đo các thông số của mạch khuếch đại âm tần (AF).

Sử dụng máy tạo sóng âm tần để chẩn đoán tình trạng hỏng trong các mạch khuếch đại.

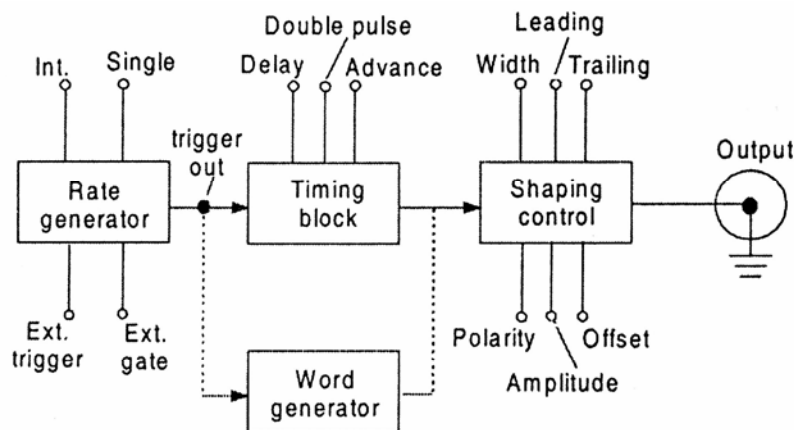
Máy tạo tín hiệu âm tần dùng để cung cấp tín hiệu chuẩn, không nhiễu để đo thử hiệu

suất và đo các thông số của mạch khuếch đại âm tần (như hệ số khuếch đại, độ rộng băng tần cũng như độ méo dạng). Cách thiết lập phép đo như ở hình 3.24. Trình tự các bước thực hiện phép đo như sau:

1. Nối máy tạo tín hiệu âm tần với bộ khuếch đại. Mắc đồng hồ đo mức công suất âm tần tại đầu ra của bộ khuếch đại.
2. Điều chỉnh tần số của máy tạo tín hiệu ở mức 1000Hz, và điều chỉnh độ suy giảm của tín hiệu ra của máy tạo sóng ở mức mà bộ khuếch đại có thể cho tín hiệu ra không méo. Ghi nhận mức chỉ thị độ suy giảm là x_1 , và mức chỉ thị của đồng hồ đo công suất phát ra là w_1 .
3. Tiếp theo, mắc máy phát tín hiệu trực tiếp với đồng hồ đo công suất song song với bộ khuếch đại cần đo thử. Mức chỉ thị trên đồng hồ có thể giảm. Tăng dần mức công suất phát ra của máy tạo tín hiệu cho đến khi số chỉ thị của đồng hồ đo bằng trở lại trị số w_1 . Ghi nhận số chỉ thị mới của máy phát tín hiệu là x_2 . Tính tỷ số của hai số chỉ thị của máy phát tín hiệu x_2/x_1 , biểu diễn theo dB, sẽ cho hệ số khuếch đại của mạch khuếch đại.
4. Để đo độ rộng băng tần, hệ số khuếch đại của mạch khuếch đại phải được đo tại các tần số khác nhau, từ 20Hz đến 20kHz, và vẽ đặc tuyến giữa tần số (trên trục - x theo thang logarithmic) theo hệ số khuếch đại theo dB (trên trục - y tuyến tính), từ đặc tuyến ta có thể xác định độ rộng băng tần ở mức 3dB.
5. Để đo độ méo, cần phải sử dụng đồng hồ đo độ méo dạng, như đã được giải thích ở mục 3.4. Đồng hồ đo độ méo dạng sẽ đo độ méo hài tổng tạo ra do mạch khuếch đại đối với tín hiệu cung cấp từ máy tạo tín hiệu. (phải đảm bảo rằng tín hiệu phát ra của máy tạo tín hiệu không bị méo). Phép đo này cũng sẽ cho biết mức tín hiệu ra âm tần lớn nhất có thể nhận được từ mạch khuếch đại trong giới hạn độ méo cho phép.

3.8 MÁY PHÁT XUNG.

Máy phát xung phức tạp hơn so với máy tạo sóng sin. Một sóng sin chỉ có hai thông số là biên độ và tần số, trong khi sóng xung có hàng loạt các thông số như biên độ xung, độ rộng xung, tần số lặp lại của xung, chu kỳ, công suất xung, chu kỳ chuyển trạng thái (quá độ) v. v. . . Sơ đồ khối của máy phát xung như ở hình 3.25.



Hình 3.25: Sơ đồ khối của máy phát xung.

Bộ tạo xung Bộ tạo xung gồm mạch dao động cầu Wien được ghép với mạch kích khởi Schmitt. Tần số xung tạo ra của mạch kích khởi Schmitt có thể được điều khiển hoặc bên trong (điều khiển trong - Int. control), hoặc điều khiển bên ngoài (điều khiển ngoài - Ext. control). Xung đơn [Single] sẽ điều khiển các thông số của xung bằng tay. Công ngoài [Ext. gate] sẽ tạo ra các cụm xung.

Khởi định thời Khởi định thời thực hiện các chức năng như sau:

1. Làm trễ hay làm sớm pha của xung so với xung kích khởi.

- Mỗi xung sẽ được tạo ra hai xung. Xung thứ nhất sẽ trùng với xung kích khởi, xung thứ hai sẽ thay đổi theo thời gian.

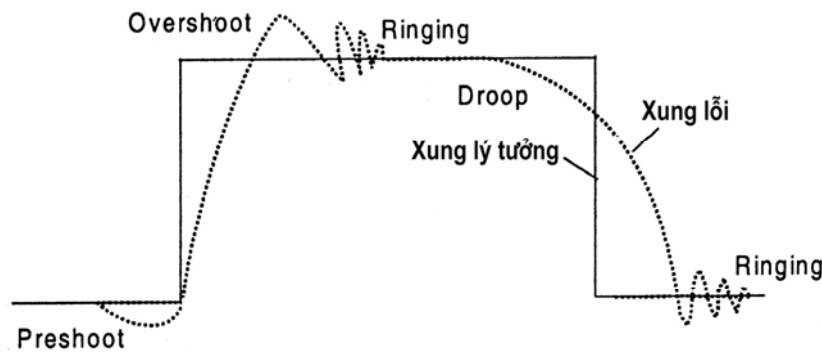
Bộ phát từ số Máy phát xung được sử dụng phổ biến trong các phép đo thử và chẩn đoán hỏng trong các mạch số. Máy phát từ sẽ thay thế khối định thời để tạo ra dữ liệu.

Bộ điều khiển dạng xung Bộ điều khiển dạng xung sẽ điều khiển độ rộng xung, chu kỳ chuyển trạng thái (thời gian tăng và thời gian giảm của các cạnh xung), cực tính của xung, biên độ xung và độ dịch xung (từ 0Vdc).

Máy phát xung có trở kháng ra đặc trưng là 50Ω . Máy phát xung sẽ ngăn chặn sự hình thành sóng dừng trên đường truyền.

Máy phát xung loại tốt sẽ tạo ra xung mịn với đỉnh xung ngang và các cạnh đứng. Tuy nhiên, nếu khảo sát hư hỏng, các xung có thể bị suy biến thể hiện preshoot, độ quá mức trên [overshoot], dao động tắt dần [ringing], độ không tuyến tính [non – linearity] và độ suy giảm [droop] hay độ nghiêng [sag].

Các dấu hiệu trên thể hiện ở hình 3.26. Các sai hỏng ở xung có thể quan sát bằng máy hiện sóng.



Hình 3.26: Các dạng sai hỏng ở một xung.

Các công dụng của máy tạo xung.

- Đo thử các mạch số bằng cách cung cấp các xung để thử nghiệm các cổng logic.
- Đo độ nhảy và tỷ lệ bit lỗi trong hệ thống thông tin số liệu.
- Máy tạo xung dùng để phát hiện lỗi trên các đường dây điện thoại. Xung sẽ truyền qua đường dây điện thoại ở tốc độ ánh sáng ($3 \times 10^5 \text{ km/s}$). Khi gặp đường dây hở mạch, xung sẽ được phản xạ về máy phát. Đo khoảng thời gian trông như trong radar, thì có thể tính được chiều dài của cáp khi bị đứt.
- Các xung từ máy tạo xung có thể được sử dụng để đo thử hệ số khuếch đại và đáp ứng tần số của các bộ khuếch đại. Các xung vuông ngắn sẽ làm giảm sự tiêu tán công suất cho mạch.
- Máy tạo xung cũng có thể được dùng làm tín hiệu điều chế đến các bộ dao động vi ba, radar.
- Thông số thời gian hồi phục ngược của các diode có thể xác định bằng cách sử dụng các xung từ máy tạo xung.

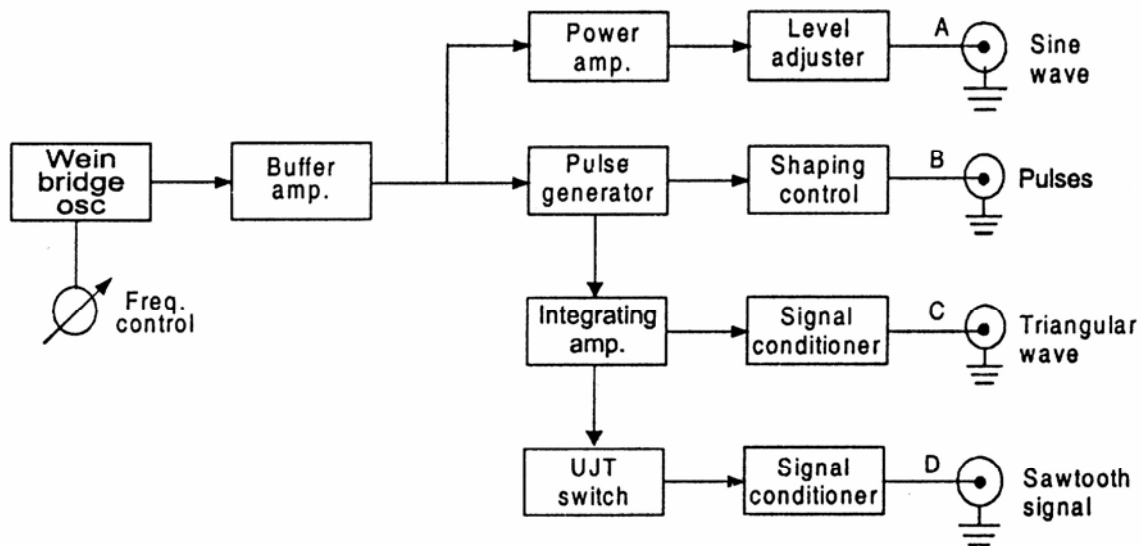
3.9 MÁY TẠO HÀM – FUNCTION GENERATOR.

Trong khi các máy tạo tín hiệu chỉ tạo ra các sóng sin, và các máy tạo xung tạo ra các xung vuông hoặc chữ nhật, thì máy tạo hàm sẽ tạo ra các loại dạng sóng khác nhau. Các dạng sóng mà máy tạo hàm có thể tạo ra là sóng sin, các xung vuông hoặc chữ nhật, các sóng tam giác và các tín hiệu răng cưa.

Các dạng sóng khác nhau được tạo ra bằng máy tạo hàm có thể được lấy ra đồng thời. Máy tạo hàm cũng có thể được khóa pha với tín hiệu ngoài.

Mạch dao động cơ bản của thiết bị có thể là mạch dao động đa hài hay mạch dao động

tạo sóng sin như kiểu cầu Wien. Các dạng dao động, nếu không phải là sóng sin có thể được biến đổi từ sóng sin bằng mạch sửa dạng kiểu điện trở - diode. Các dao động có dạng bất kỳ có thể biến đổi thành các xung bằng mạch kích khởi Schmitt. Hình 3.27, là sơ đồ khối của máy tạo hàm cơ bản.



Hình 3.27: Sơ đồ khối của máy tạo hàm cơ bản.

Mạch dao động cầu Wien có thể tạo ra tín hiệu sóng sin có băng tần rộng, từ vài hertz đến dải megahertz. Bộ khuếch đại đệm sẽ đảm bảo tín hiệu dao động không bị suy giảm. Mạch khuếch đại công suất và mạch suy giảm mức tín hiệu (các hộp suy giảm dB) sẽ tạo ra sóng sin tại đầu ra A. (một số máy tạo hàm sử dụng các mạch đa hài, tín hiệu ra sẽ được sửa dạng bằng mạch sửa dạng diode và điện trở để có sóng sin).

Bộ tạo xung sử dụng mạch kích khởi Schmitt để biến đổi sóng sin thành xung. Bộ điều chỉnh dạng xung tạo ra các xung có độ rộng, p.r.f, và công suất xung theo yêu cầu tại đầu ra B.

Tín hiệu ra của mạch kích khởi Schmitt sẽ được cung cấp đến mạch tích phân bằng op-amp và tiếp theo đến mạch điều hòa tín hiệu để có sóng tam giác tại đầu ra C.

Chuyển mạch bằng UJT có thể biến đổi sóng tam giác thành tín hiệu răng cưa, sau khi điều hòa tín hiệu sẽ có tại đầu ra D.

Các công dụng của máy tạo hàm.

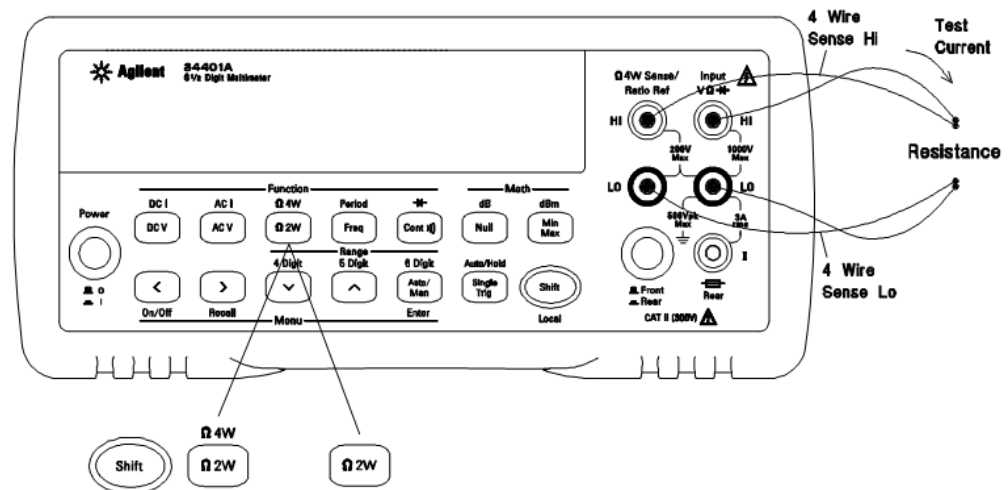
1. Tín hiệu sóng sin có thể dùng để đo thử hệ số khuếch đại của mạch khuếch đại.
2. Sóng vuông có thể đo thử đáp ứng tần số thấp và tần số cao của mạch khuếch đại nhờ máy hiện sóng. Độ nghiêng nào đó của phần đỉnh ngang của xung sẽ cho biết đáp ứng tần số thấp của mạch khuếch đại kém. Sự thay đổi ở thời gian tăng và thời gian giảm (tức sườn xung) của các cạnh xung sẽ cho biết đáp ứng tần số cao của mạch khuếch đại kém. Các xung cũng có thể sử dụng để đo thử các cổng số.
3. Các sóng tam giác có thể dùng để đo thử độ tuyến tính của các mạch mà sóng tam giác truyền qua. Bất kỳ sự méo dạng của các cạnh tam giác, khi quan sát trên màn hình của máy hiện sóng, sẽ cho biết độ không tuyến tính được tạo ra bởi mạch khuếch đại.
4. Tín hiệu răng cưa có thể được dùng để đo thử các bộ tạo sóng quét và các mạch khuếch đại quét trong các máy thu hình, các máy hiện sóng và các monitor.

TRƯỜNG ĐẠI HỌC BÁCH KHOA ĐÀ NẴNG
KHOA ĐIỆN TỬ - VIỄN THÔNG



DƯ QUANG BÌNH

ĐO LƯỜNG ĐIỆN TỬ



CHƯƠNG 1: PHÉP ĐO VÀ KỸ THUẬT ĐO ĐIỆN TỬ

Đo lường điện tử là phương pháp xác định trị số của một thông số nào đó ở một cấu kiện điện tử trong mạch điện tử hay thông số của hệ thống thiết bị điện tử. Thiết bị điện tử dùng để xác định giá trị được gọi là "thiết bị đo điện tử", chẳng hạn, đồng hồ đo nhiều chức năng [multimeter] dùng để đo trị số của điện trở, điện áp, và dòng điện v.v. . . trong mạch điện.

Kết quả đo tùy thuộc vào giới hạn của thiết bị đo. Các hạn chế đó sẽ làm cho giá trị đo được (hay giá trị biểu kiến) hơi khác với giá trị đúng (tức là giá trị tính toán theo thiết kế). Do vậy, để quy định hiệu suất của các thiết bị đo, cần phải có các định nghĩa về độ chính xác [accuracy], độ rõ [precision], độ phân giải [resolution], độ nhạy [sensitivity] và sai số [error].

1.1 ĐỘ CHÍNH XÁC [accuracy]

Độ chính xác sẽ chỉ mức độ gần đúng mà giá trị đo được sẽ đạt so với giá trị đúng của đại lượng cần đo. Ví dụ, khi một trị số nào đó đọc được trên đồng hồ đo điện áp [voltmeter] trong khoảng từ 96V đến 104V của giá trị đúng là 100V, thì ta có thể nói rằng giá trị đo được gần bằng với giá trị đúng trong khoảng $\pm 4\%$. Vậy độ chính xác của thiết bị đo sẽ là $\pm 4\%$. Trong thực tế, giá trị 4% của ví dụ trên là 'độ không chính xác ở phép đo' đúng hơn là độ chính xác, nhưng dạng biểu diễn trên của độ chính xác đã trở thành chuẩn thông dụng, và cũng được các nhà sản xuất thiết bị đo dùng để quy định khả năng chính xác của thiết bị đo lường. Trong các thiết bị đo điện tử số, độ chính xác bằng ± 1 số đếm cộng thêm độ chính xác của khối phát xung nhịp hay của bộ gốc thời gian.

1.1.1 Độ chính xác của độ lệch đầy thang.

Thông thường, thiết bị đo điện tử tương tự thường có độ chính xác cho dưới dạng phần trăm của độ lệch toàn thang đo [fsd - full scale deflection]. Nếu đo điện áp bằng đồng hồ đo điện áp [voltmeter], đặt ở thang đo 100V (fsd), với độ chính xác là $\pm 4\%$, chỉ thị số đo điện áp là 25V, số đo sẽ có độ chính xác trong khoảng $25V \pm 4\%$ của fsd, hay (25 - 4)V đến (25 + 4)V, tức là trong khoảng 21V đến 29V. Đây là độ chính xác $\pm 16\%$ của 25V. Điều này được gọi là *sai số giới hạn*.

Ví dụ trên cho thấy rằng, điều quan trọng trong khi đo là nên thực hiện các phép đo gần với giá trị toàn thang đo nếu có thể được, bằng cách thay đổi chuyển mạch thang đo. Nếu kết quả đo cần phải tính toán theo nhiều thành phần, thì sai số giới hạn của mỗi thành phần sẽ được cộng với nhau để xác định sai số thực tế trong kết quả đo. Ví dụ, với điện trở R có sai số $\pm 10\%$ và

dòng điện I có sai số $\pm 5\%$, thì công suất I^2R sẽ có sai số bằng $5 + 5 + 10 = 20\%$. Trong các đồng hồ số, độ chính xác được quy định là sai số ở giá trị đo được ± 1 chữ số. Ví dụ, nếu một đồng hồ có khả năng đo theo 3 chữ số hoặc $3 \frac{1}{2}$ chữ số, thì sai số sẽ là $1/10^3 = 0,001 = \pm (0,1\% + 1 \text{ chữ số})$.

1.1.2 Độ chính xác động và thời gian đáp ứng.

Một số thiết bị đo, nhất là thiết bị đo công nghiệp dùng để đo các đại lượng biến thiên theo thời gian. Hoạt động của thiết bị đo ở các điều kiện như vậy được gọi là điều kiện làm việc động. Do vậy, *độ chính xác động* là độ gần đúng mà giá trị đo được sẽ bằng giá trị đúng mà nó sẽ dao động theo thời gian, khi không tính sai số tĩnh.

Khi thiết bị đo dùng để đo đại lượng thay đổi, một thuật ngữ khác gọi là *đáp ứng thời gian* được dùng để chỉ khoảng thời gian mà thiết bị đo đáp ứng các thay đổi của đại lượng đo. Độ trì hoãn đáp ứng của thiết bị đo được gọi là *độ trễ* [lag].

1.2 ĐỘ RÕ [precision].

Độ rõ của thiết bị đo là phép đo mức độ giống nhau trong phạm vi một nhóm các số liệu đo. Ví dụ, nếu 5 phép đo thực hiện bằng một voltmeter là 97V, 95V, 96V, 94V, 93V, thì giá trị trung bình tính được là 95V. Thiết bị đo có độ rõ trong khoảng $\pm 2V$, mà độ chính xác là $100V - 93V = 7V$ hay 7%. Độ rõ được tính bằng giá trị căn trung bình bình phương của các độ lệch. Ở ví dụ trên, các độ lệch là: + 2, 0, + 1, - 1, - 2. Nên giá trị độ lệch hiệu dụng là:

$$\sqrt{\frac{4+0+1+1+4}{5}} = 2$$

Do đó mức trung bình sai lệch là 2. Như vậy, độ rõ sẽ phản ánh tính không đổi (hay khả năng lặp lại - repeatability) của một số kết quả đo, trong khi độ chính xác cho biết độ lệch của giá trị đo được so với giá trị đúng. Độ rõ phụ thuộc vào độ chính xác. Độ chính xác cao hơn sẽ có độ rõ tốt hơn. Nhưng ngược lại sẽ không đúng. Độ chính xác không phụ thuộc vào độ rõ. Độ rõ có thể rất cao nhưng độ chính xác có thể không nhất thiết là cao. Khi độ chính xác gắn liền với độ lệch thực tế của đồng hồ đo (hoặc số hiển thị thực tế ở đồng hồ số), thì độ rõ gắn liền với sai số ở số đọc của giá trị đo. Sai số như vậy có thể tăng lên do thị sai ở các đồng hồ đo tương tự hoặc không ổn định ở các bộ chỉ thị số.

1.2 ĐỘ PHÂN GIẢI [resolution].

Độ phân giải là sự thay đổi nhỏ nhất ở các giá trị đo được (không phải là giá trị 0) mà một thiết bị đo có thể đáp ứng để cho một số đo xác định. Độ phân giải thường là giá trị vạch chia nhỏ

nhất trên thang đo độ lệch. Nếu một ammeter có 100 vạch chia, thì đối với thang đo từ 0 đến 1mA, độ phân giải sẽ là $1\text{mA}/100 = 10\mu\text{A}$. Ở các đồng hồ đo số, độ phân giải là 1 chữ số. Độ phân giải cần phải được cộng thêm với sai số do số đo nằm trong khoảng giữa hai vạch chia lân cận không thể đọc một cách chính xác. Độ phân giải cũng được phản ánh theo sai số của độ rõ ngoài các yếu tố khác như thị sai.

1.4 ĐỘ NHẠY [sensitivity].

Độ nhạy là tỷ số của độ thay đổi nhỏ nhất ở đáp ứng ra của thiết bị đo theo độ thay đổi nhỏ nhất ở đại lượng đầu vào. Ví dụ, nếu độ lệch đầy thang của một ammeter A cho bằng $50\mu\text{A}$, và bằng $100\mu\text{A}$ ở ammeter B, thì ammeter A nhạy hơn so với ammeter B. Độ nhạy được thể hiện cho voltmeter dưới dạng ohm / volt. Một đồng hồ đo có độ lệch đầy thang (fsd) là $50\mu\text{A}$ sẽ có điện trở là $20\,000\Omega$ mắc nối tiếp để cho fsd ở mức 1V, trong khi một đồng hồ có fsd là $100\mu\text{A}$ sẽ có điện trở là $10\,000\Omega$ để cho fsd ở mức 1V. Vậy voltmeter $20\,000\Omega/\text{V}$ có độ nhạy cao hơn so với voltmeter $10\,000\Omega/\text{V}$.

a) Ngưỡng độ nhạy.

Ngưỡng độ nhạy là mức tín hiệu nhỏ nhất có thể được phát hiện dưới dạng có nhiễu và tạp âm. Các tín hiệu rất nhỏ có thể lẫn trong tạp âm, do vậy không thể tăng độ nhạy của một hệ thống đo vô cùng. Thông thường sử dụng phép đo đối với ngưỡng độ nhạy là biên độ của tín hiệu vào mà tỷ số tín hiệu trên nhiễu bằng đơn vị hoặc 0dB.

b) Yêu cầu độ rộng băng tần.

Độ rộng băng tần chọn lọc được dùng để cải thiện mức ngưỡng. Khi tần số nhiễu cao hơn phổ tần của tín hiệu cần đo, thì phải sử dụng mạch lọc thông thấp để tín hiệu truyền qua với mức nhiễu không đáng kể. Nếu nhiễu có tần số thấp hơn phổ tần của tín hiệu đo, thì sử dụng bộ lọc thông cao. Tổ hợp bộ lọc thông thấp và bộ lọc thông cao sẽ suy ra độ rộng băng tần để chặn nhiễu. Nếu nhiễu chiếm độ rộng trong phạm vi phổ tần của tín hiệu cần đo, thì bộ lọc chặn có thể nén nhiễu cùng với một phần nhỏ tín hiệu đo.

1.5 CÁC LOẠI SAI SỐ [errors].

Mỗi thiết bị đo có thể cho độ chính xác cao, nhưng đều có các sai số do các hạn chế của thiết bị đo, do các ảnh hưởng của môi trường, và các sai số do người đo khi thu nhận các số liệu đo. Các loại sai số có ba dạng: Sai số thô, sai số hệ thống, sai số ngẫu nhiên.

a) Sai số thô.

Các sai số thô có thể quy cho giới hạn của các thiết bị đo hoặc là các sai số do người đo.

Giới hạn của thiết bị đo. Ví dụ như ảnh hưởng quá tải gây ra bởi một voltmeter có độ nhạy kém. Voltmeter như vậy sẽ rẽ dòng đáng kể từ mạch cần đo và vì vậy sẽ tự làm giảm mức điện áp chính xác. Ảnh hưởng do quá tải sẽ được giải thích chi tiết ở mục 1.7.

Sai số do đọc. Là các sai lệch do quan sát khi đọc giá trị đo. Các nhầm lẫn như vậy có thể do thị sai, hay do đánh giá sai khi kim nằm giữa hai vạch chia. Các thiết bị đo số không có các sai số do đọc.

b) Sai số hệ thống.

Sai lệch có cùng dạng, không thay đổi được gọi là sai số hệ thống. Các sai số hệ thống có hai loại: Sai số do thiết bị đo và sai số do môi trường đo.

Sai số của thiết bị đo.

Các sai số do thiết bị đo là do ma sát ở các bộ phận chuyển động của hệ thống đo hay do ứng suất của lò xo gắn trong cơ cấu đo là không đồng đều. Ví dụ, kim chỉ thị có thể không dừng ở mức 0 khi không có dòng chảy qua đồng hồ. Các sai số khác là do chuẩn sai, hoặc do dao động của nguồn cung cấp, do nối đất không đúng, và ngoài ra còn do sự già hoá của linh kiện.

Sai số do môi trường đo là sai số do các điều kiện bên ngoài ảnh hưởng đến thiết bị đo trong khi thực hiện phép đo. Sự biến thiên về nhiệt độ, độ ẩm, áp suất, từ trường, có thể gây ra các thay đổi về độ dẫn điện, độ rò, độ cách điện, điện cảm và điện dung. Biến thiên về từ tính có thể do thay đổi mô men quay (tức độ lệch). Các thiết bị đo tốt sẽ cho các phép đo chính xác khi việc che chắn các dụng cụ đến mức tối đa, sử dụng các màn chắn từ trường, v. v. . . Các ảnh hưởng của môi trường đo cũng có thể gây ra độ dịch chuyển nhỏ ở kết quả, do thay đổi nhỏ về dòng điện.

c) Sai số ngẫu nhiên.

Các sai số ngẫu nhiên do các nguyên nhân chưa biết, xuất hiện mỗi khi tất cả các sai số thô và sai số hệ thống đã được tính đến. Khi một voltmeter, đã được hiệu chuẩn chính xác và thực hiện phép đo điện áp ở các điều kiện môi trường lý tưởng, mà người đo thấy rằng các số đo có thay đổi nhỏ trong khoảng thời gian đo. Độ biến thiên này không thể hiệu chỉnh được bằng cách định chuẩn, hay hiệu chỉnh thiết bị đo, mà chỉ bằng phương pháp suy luận các sai số ngẫu nhiên bằng cách tăng số lượng các phép đo, và sau đó xác định giá trị gần đúng nhất của đại lượng cần đo.

1.6 GIỚI HẠN CỦA THIẾT BỊ ĐO

Một thiết bị đo có thể có các giới hạn về thang đo, công suất (hay khả năng tải dòng), tần số, trở kháng và độ nhạy (ảnh hưởng quá tải). Các vấn đề đó được giải thích như sau.

- **Giới hạn về thang đo.** Mỗi thiết bị đo có khoảng đo lớn nhất về một thông số cần đo. Khoảng đo sẽ được chia thành các thang đo nhỏ thích hợp. Ví dụ, một voltmeter có thể đo cao nhất là 300V chia thành 5 thang đo phụ: 3V, 10V, 30V, 100V và 300V.

Chuyển mạch thang đo sẽ thiết lập tại các vị trí chính xác tùy thuộc vào giá trị đo yêu cầu. Giả sử phép đo điện áp là 9V thì chúng ta sẽ sử dụng thang đo 10V. Các thang đo cần phải có cho tất cả các thông số cần đo. Cần phải chọn thang đo đúng cho mỗi thông số đo thích hợp. Nếu đo điện áp trên thang đo dòng điện, thì đồng hồ đo sẽ hư hỏng.

- **Độ mở rộng thang đo.** Là thuật ngữ được sử dụng chỉ sự chênh lệch giữa giá trị lớn nhất và giá trị nhỏ nhất của một thang đo. Đối với giá trị đo của đồng hồ ở mức nhỏ nhất là 10mA và 100mA ở mức cao nhất, thì độ mở rộng của thang đo là $100\text{mA} - 10\text{mA} = 90\text{mA}$. Một đồng hồ đo điện áp có mức 0V ở giữa, với + 10V một bên và - 10V ở phía khác, sẽ có độ mở rộng thang đo là 20V.

- **Giới hạn về công suất.** Mỗi thiết bị đo đều có khả năng xử lý công suất lớn nhất, nên công suất của tín hiệu vào không được vượt quá giới hạn công suất đo. Công suất vượt quá có thể làm hỏng đồng hồ đo hay mạch khuếch đại bên trong đồng hồ đo.

- **Giới hạn về tần số.** Phần lớn cơ cấu động ở đồng hồ đo tương tự có vai trò như một điện cảm mắc nối tiếp và do vậy sẽ suy giảm ở dải tần số cao. Trong các thiết bị đo sử dụng các mạch chỉnh lưu và các mạch khuếch đại, các điện dung của tiếp giáp được cho là một hạn chế đối với tín hiệu đo ở dải tần số cao.

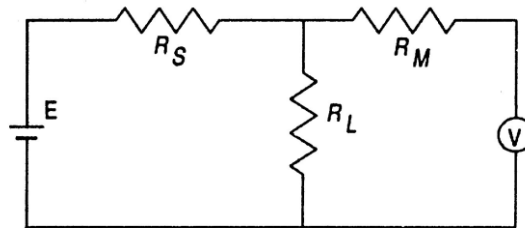
Cơ cấu đo điện động có thể chỉ được sử dụng để đo tín hiệu có tần số lên đến 1000Hz (do điện cảm nối tiếp), các cơ cấu đo từ điện (có bộ chỉnh lưu) có thể sử dụng để đo tín hiệu có tần số lên đến 10 000Hz, millivoltmeter xoay chiều có thể đo các tín hiệu có tần số lên đến một vài MHz. Các hạn chế tần số khác có thể gây ra do các điện dung song song. Máy hiện sóng có thể sử dụng để đo các tín hiệu có tần số ở dải megahertz, nhưng giá thành sẽ tăng khi cần độ rộng băng tần cao hơn. Máy hiện sóng không sử dụng cuộn dây và hệ thống chỉ thị kim, do vậy ảnh hưởng bất lợi ở phần lớn các cơ cấu đo sẽ được hạn chế và loại bỏ.

- **Giới hạn về trở kháng.** Các thiết bị đo được dùng để đo các tín hiệu *ac*, có trở kháng ra phụ thuộc vào mạch ra của transistor được sử dụng. Một máy phát tín hiệu tần số cao có thể có trở kháng là 75Ω hay 50Ω để phù hợp với trở kháng vào của hệ thống cần đo. Các thiết bị đo điện áp như voltmeter và máy hiện sóng có trở kháng vào cao. Một voltmeter tốt vừa phải có thể có trở kháng vào khoảng $20000\Omega / V$, trong khi một máy hiện sóng và đồng hồ đo số hay đồng hồ

đo điện tử có thể có trở kháng vài megohm. Thiết bị đo điện áp có trở kháng cao hơn sẽ cho độ chính xác của phép đo cao hơn, hay có ảnh hưởng quá tải ít hơn. Trở kháng của các cơ cấu đo cuộn dây động tùy thuộc vào độ nhạy của đồng hồ, còn trở kháng của máy hiện sóng kiểu ống tia phụ thuộc vào trở kháng vào của bộ khuếch đại dọc sử dụng trong máy hiện sóng.

1.7 ẢNH HƯỞNG DO QUÁ TẢI

Ảnh hưởng do quá tải có nghĩa là *sự suy giảm về trị số của thông số ở mạch cần đo khi mắc thiết bị đo vào mạch*. Thiết bị đo sẽ tiêu thụ công suất từ mạch cần đo và sẽ làm tải của mạch cần đo. Điện trở của đồng hồ đo dòng sẽ làm giảm dòng điện trong mạch cần đo. Tương tự, một voltmeter khi mắc song song với mạch có điện trở cao, thực hiện vai trò như một điện trở song song [shunt], nên sẽ làm giảm điện trở của mạch. Điều này tạo ra mức điện áp thấp trên tải đọc được trên đồng hồ đo. Do đó, đồng hồ sẽ chỉ thị mức điện áp thấp hơn so với điện áp thực, nghĩa là cần phải lấy mức điện áp cao hơn để có độ lệch đúng. Như vậy, ảnh hưởng do quá tải sẽ hạn chế độ nhạy và do đó cũng được gọi là *giới hạn độ nhạy*. Ảnh hưởng quá tải sẽ được biểu hiện ở đồng hồ đo điện áp [voltmeter] như sau.



Hình 1.1: Mạch dùng để tính ảnh hưởng do quá tải

Cho điện trở tải là R_L và nội trở của đồng hồ là R_M . Cùng với một điện trở mắc nối tiếp với tải R_L là R_S (hình 1.1). Điện áp thực tế trên R_L là V_L khi không mắc đồng hồ đo vào mạch, và V_M là điện áp trên tải khi có đồng hồ đo được tính theo phương trình (1.1) và (1.2) tương ứng.

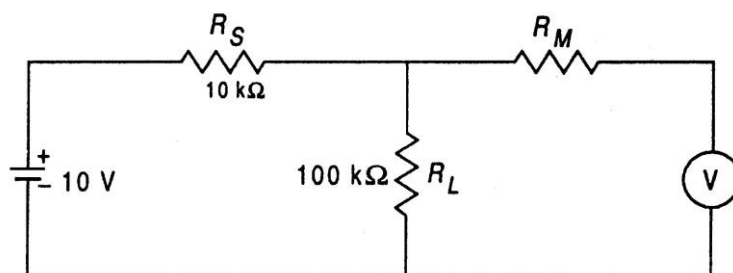
$$V_L = \frac{E \times R_L}{R_S + R_L} \quad (1.1)$$

$$V_M = \frac{E \times (R_L // R_M)}{R_S + (R_L // R_M)} \quad (1.2)$$

Ảnh hưởng quá tải tính theo phần trăm có thể tính bằng $(V_L - V_M) \times 100 / V_L$, như ở ví dụ 1.1 và 1.2.

Ví dụ 1.1: Với hai đồng hồ đo điện áp, một đồng hồ có độ nhạy là $20\,000\Omega/V$, và đồng hồ còn lại có độ nhạy là $1000\Omega/V$, đo điện áp trên R_L trong mạch ở hình 1.2, trên thang đo 10V của

đồng hồ. Tính sai số do quá tải cho cả hai đồng hồ.



Hình 1.2: Mạch dùng để tính ảnh hưởng do quá tải ở ví dụ 1.1.

Trường hợp thứ nhất:
$$R_L // R_M = \frac{100 \times 200}{300} = \frac{200}{3} \text{ k}\Omega$$

Điện áp thực tế khi chưa có đồng hồ = $\frac{10 \times 100}{110} = \frac{100}{11} = 9,1 \text{ V}$

Điện áp đo được = $\frac{10 \times \frac{200}{3}}{10 + \frac{200}{3}} = \frac{200}{23} = 8,7 \text{ V}$, Vậy, sai số theo phần trăm là 4,4%

Trường hợp thứ 2: Điện áp thực tế là 9,1V (như đã tính ở trên) $R_L // R_M = \frac{100 \times 10}{110} = \frac{100}{11} \text{ k}\Omega$

Điện áp đo được = $\frac{10 \times \frac{100}{11}}{10 + \frac{100}{11}} = \frac{100}{21} = 4,8 \text{ V}$, Vậy, sai số theo phần trăm là 47,3%

Ví dụ 1.1, là đối với nguồn điện áp hằng. Ví dụ 1.2, cho thấy ảnh hưởng khi nguồn cung cấp cho tải là được cung cấp từ một nguồn dòng hằng.

Ví dụ 1.2: Một nguồn dòng điện không đổi sẽ cung cấp dòng điện là 1,5mA cho tải điện trở là 100kΩ. Tính điện áp đúng và điện áp gần đúng trên tải khi sử dụng đồng hồ đo có điện trở là 1000Ω / V để đo điện áp trên thang đo 100V. Tính sai số do quá tải theo phần trăm.

Điện áp đúng = $1,5 \text{ mA} \times 100 \text{ k}\Omega = 150 \text{ V}$

Điện trở của đồng hồ đo = $100 \text{ V} \times 1000 \Omega / \text{V} = 100 \text{ k}\Omega$

Điện trở tương đương = $100 \text{ k}\Omega // 100 \text{ k}\Omega = 50 \text{ k}\Omega$

Điện áp trên điện trở 50kΩ = $1,5 \text{ mA} \times 50 \text{ k}\Omega = 75 \text{ V}$

Vây điện áp đo được	= 75V
Sai số % do quá tải	= $(150V - 75V) \times 100 / 150V = 50\%$

1.8 CAN NHIỀU Ở PHÉP ĐO.

So với tạp nhiễu bên trong được tạo ra bởi các gợn sóng của nguồn cung cấp, hay bằng sự di chuyển lớn một cách ngẫu nhiên về cả số lượng và vận tốc của các điện tử trong các cấu kiện chủ động và thụ động (gọi là nhiễu Johnson hay nhiễu trắng, nhiễu vạch), hoặc do các quá trình quá độ gây ra bởi sự giảm đột ngột thông lượng qua một điện cảm, các thiết bị đo có thể bị can nhiễu từ bên ngoài được giải thích như sau.

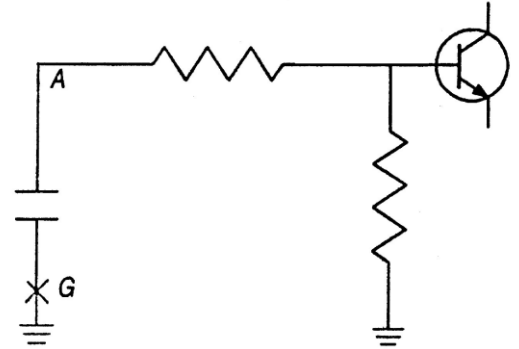
1. *Can nhiễu tần số thấp.* Khi các dây dẫn điện nguồn cung cấp chính *ac* chạy song song gần với các đầu dây tín hiệu đo, thì nhiễu mạnh *ac* (tần số 50Hz) sẽ can nhiễu vào đầu tín hiệu đo do hiệu ứng điện dung giữa các dây dẫn.

2. *Can nhiễu tần số cao.* Các tín hiệu tần số cao được tạo ra bất cứ khi nào có sự phát ra tia lửa điện ở vùng xung quanh thiết bị đo. Tia lửa điện có thể tạo ra khi chuyển mạch nguồn cung cấp, do các hệ thống đánh lửa, do các động cơ điện một chiều, do các máy hàn, do sự phóng điện hào quang (tức sự ion hoá không khí gần các mạch điện áp cao), và do hồ quang điện trong các đèn huỳnh quang. Tia chớp là các nguồn tần số cao trong tự nhiên. Phát thanh quảng bá từ các đài thu phát vô tuyến và các đài phát thanh di động công suất cao, được lắp đặt gần các thiết bị đo cũng tạo ra các tín hiệu tần số cao. Các tín hiệu cao tần đó đều có thể can nhiễu vào thiết bị đo, các tín hiệu cao tần có thể được chỉnh lưu bằng các cấu kiện bán dẫn có trong các thiết bị đo, và như vậy sẽ tác động đến các kết quả đo do điện áp không mong muốn thể hiện dưới các dạng khác nhau trong phép đo, làm cho kết quả đo sai hoàn toàn. Một số phép đo *dc* tiến hành ở các điểm đo trong mạch có cả điện áp *dc* và điện áp của các tín hiệu tần số cao. Các phép đo điện áp *dc* sẽ không chính xác nếu không lọc bỏ điện áp cao tần trước khi tín hiệu đo được chỉnh lưu trong thiết bị đo.

Các cách phòng ngừa và khắc phục ở các phép đo để loại bỏ can nhiễu cao tần.

1. Trước tiên là bao bọc có hiệu quả thiết bị đo để không bị can nhiễu ngoài trực tiếp vào thiết bị đo.
 2. Thiết bị đo phải được nối đất.
 3. Cần phải lọc các tín hiệu không mong muốn tại mạch vào, dây đo và dây nguồn cung cấp để các tín hiệu cao tần sẽ được lọc bỏ trước khi chỉnh lưu, phải có mạch chọn băng tần tín hiệu đo để loại bỏ nhiễu và can nhiễu tần số cao. Mạch nối với bộ máy cần phải đảm bảo. Mỗi hàn bị
-

nút hay thiếu kết nối, sẽ tạo ra một điện trở giữa đầu vào và đất đối với các tín hiệu tần số cao, nên điện áp cao tần sẽ xâm nhập tại đầu vào như minh họa ở hình 1.3. Tụ điện trong hình 1.3, dùng để lọc bỏ các tín hiệu cao tần, có vai trò như một ngắn mạch đối với tần số cao. Nếu tụ hở mạch, hay điểm G không kết nối với đất (do áp lực nào đó hay mối hàn bị nứt), thì tín hiệu tần số cao sẽ có tại điểm A sẽ được đưa đến đầu vào của mạch khuếch đại bằng transistor, nên sẽ được khuếch đại và chỉnh lưu (phản phi tuyến của đặc tuyến) và sẽ có tại đầu ra dưới dạng điện áp dc. Các đài phát thanh quang bá địa phương thỉnh thoảng nghe được trong ống nghe điện thoại do can nhiễu đó.



Hình 1.3: Trích dẫn tần số cao khi lọc.

4. Khi thực hiện phép đo *dc* tại điểm có cả điện áp *dc* cũng như điện áp cao tần, điện áp cao tần có thể gây ra mức dòng điện lớn chảy qua đầu que đo bởi vì đầu que đo gần như được ngắn mạch với bộ máy đối với tín hiệu cao tần thông qua ảnh hưởng điện dung, có thể làm nóng đầu que đo (thực tế này xảy ra khi đo các điện áp *dc* trong máy phát). Mắc nối tiếp cuộn cảm RF với đầu que đo để loại bỏ tình trạng trên.

5. Sử dụng mạch khuếch đại thuật toán ở chế độ vi sai sẽ làm giảm các tín hiệu nhiễu đồng kênh rất cơ bản, có thể loại bỏ nhiễu đồng kênh lên đến mức 100dB. (Nếu mặc dù đã có các dự phòng nhiễu cao tần trên, hư hỏng hệ thống có thể từ tầng này đến tầng khác, thì nguyên nhân có thể là vỏ bảo vệ, nối đất, mạch lọc và cuộn cảm cao tần, cần phải kiểm tra kỹ các vấn đề đó).

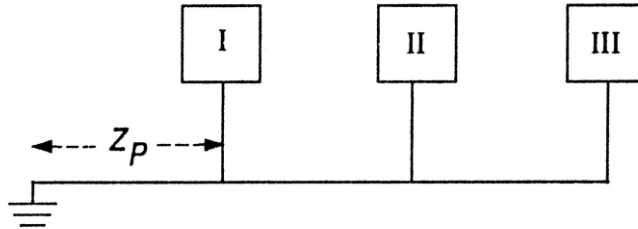
1.9 VỎ BẢO VỆ.

Vỏ bảo vệ là lớp chặn bằng vật liệu dẫn điện được lắp ở phần có tín hiệu nhiễu. Hiệu quả của lớp bảo vệ tùy thuộc vào: (i) kiểu lớp bảo vệ, (ii) các đặc tính của vật liệu làm lớp bảo vệ và (iii) độ hở của lớp bảo vệ.

Trường nhiễu có thể là điện trường hoặc từ trường. Các lớp bảo vệ bằng từ tính sử dụng vật liệu sắt từ như sắt. Các lớp bảo vệ tĩnh điện sử dụng vật liệu dẫn điện không nhiễm từ như nhôm. Các vật liệu dẫn điện có đặc tính điện môi kém nên sẽ hấp thụ các nhiễu do điện trường tĩnh. Ngoài việc hấp thụ, nhiễu cũng sẽ giảm do sự phản xạ của điện trường khỏi lớp bảo vệ. Độ hấp thụ nhiễu tỷ lệ với độ dày của vật liệu. Sự phản xạ sẽ xảy ra khi có gián đoạn trở kháng đặc trưng giữa lớp bảo vệ và môi trường xung quanh lớp bảo vệ.

1.10 NỐI ĐẤT

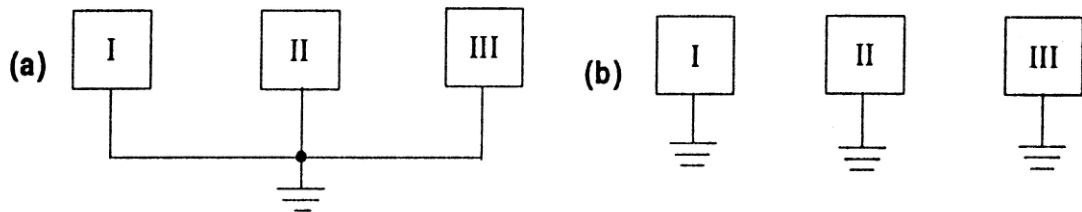
Có đường dẫn trở lại mức đất trên bảng mạch in, thường là đường mạch rộng và có điện trở rất thấp. Dây tín hiệu cần phải được đặt gần với đường nối đất để giảm ảnh hưởng điện cảm. Đường mức đất trên mạch bảng mạch sẽ được nối với đường đất hiệu dụng.



Hình 1.4: Nối đất sai.

Mức đất, như mạch ở hình 1.4, là không đúng, bởi vì điện áp được bộc lộ trên chiều dài Z_p do phần tử II sẽ được nối trở lại phần tử I. Ảnh hưởng sẽ xấu nếu phần tử I có độ nhạy cao, hoặc nếu phần tử II là thiết bị công suất lớn.

Các cách nối đất như mạch ở hình 1.5a, và 1.5b, là thích hợp, nhất là đối với tín hiệu có tần số trên 10MHz, nếu chú ý chọn để tránh việc hình thành các vòng đất.



Hình 1.5: Nối đất đúng.

1.11 SO SÁNH THIẾT BỊ ĐO TƯƠNG TỰ VÀ THIẾT BỊ ĐO SỐ.

Các thiết bị đo tương tự sử dụng độ lệch của kim chỉ thị do tương tác giữa dòng điện và từ trường, hoặc giữa hai từ trường. Đa số các bộ phận cơ cấu động đều có ma sát, nên có nhiều hạn chế (như giới hạn tần số cao, độ nhạy, sai số do quá tải) và các sai số. Trong các đồng hồ đo số, không liên quan đến sự làm lệch, số chỉ thị được đọc ở bộ hiển thị (hiển thị bằng tinh thể lỏng hay bằng LED), nên các đồng hồ đo số không có các sai số như của các đồng hồ đo tương tự.

Các ưu điểm của thiết bị đo số so với các loại đồng hồ đo tương tự như sau.

a) Ưu điểm của đồng hồ đo số so với đồng hồ đo tương tự.

1. Độ chính xác cao (thông dụng là 0,0005% hay 5ppm)
2. Độ rõ cao (khi số lượng đo được thể hiện bằng chữ số, nên sẽ không thay đổi giá trị của nó (điển hình là 1ppm).
3. Độ phân giải tốt hơn (tình trạng không rõ ràng chỉ bị giới hạn nhiều nhất là một chữ số).

4. Không có sai số do thị sai.
5. Không có sai số do đọc. Không có sai số trong việc chuyển đổi số liệu đo.
6. Trở kháng vào rất cao (điển hình là $10M\Omega$ và điện dung vào thấp là $40pF$) và vì vậy sai số do quá tải không đáng kể.
7. Trở kháng vào hầu như không thay đổi trên tất cả các thang đo.
8. Sự định chuẩn từ các nguồn mẫu bên trong đồng hồ là hoàn toàn ổn định.
9. Không có sai số do dạng sóng tín hiệu.
10. Hiển thị cực tính tự động, có khả năng tự động chỉnh 0 và tự động chuyển thang đo. Các thang đo thay đổi theo các nấc thập phân thay vì thang đo $\sqrt{10}$, nên có số lượng thang đo ít hơn, khả năng mở rộng thang đo lớn hơn.
11. Có khả năng xử lý số đo bằng máy tính. Các số liệu đo có thể được lưu trữ và truy xuất bất kỳ lúc nào.
12. Có khả năng xử lý các tín hiệu đo ở dải tần số rộng hơn.
13. Thao tác đo đơn giản, chỉ cần ấn nút ấn để thiết lập lại tự động chính xác thiết bị đo cho các số liệu đo mới.
14. Có khả năng kết hợp nhiều thiết bị đo vào một thiết bị bằng kỹ thuật số. Có thể lập trình phép đo dễ dàng.
15. Thiết bị đo gọn và kết cấu chắc chắn hơn.

b) Các nhược điểm của đồng hồ đo số.

1. Cần phải có nguồn cung cấp do sử dụng các vi mạch (IC).
2. Các đại lượng thay đổi chậm, như khi nạp tụ không thể quan sát được. Các đồng hồ tương tự có thể quan sát các biến thiên như khi đo thử tụ điện phân.
3. Khi đo thử diode không thể thực hiện như cách thông thường, nên có bổ sung mạch chuyên dụng dành riêng cho mục đích đo thử diode ở một số đồng hồ đo số (tức chức năng đo mức sụt áp trên tiếp giáp pn).
4. Giá thành cao, nhưng giá thành sẽ giảm xuống theo sự phát triển của công nghệ chế tạo các IC mới.

Vẫn còn nhiều tranh luận giữa các lợi thế của thiết bị đo tương tự so với các hiển thị số. Tuy nhiên, các ưu điểm của thiết bị đo số có phần được chú trọng hơn các loại thiết bị đo tương tự, nên thiết bị đo số ngày càng trở nên thông dụng hơn, nhất là khi giá thành của thiết bị đo số giảm xuống. Trong các hệ thống đo rất phức tạp, cơ cấu đo tương tự chỉ thị kim có thể thể hiện

bằng hình vẽ trên máy tính ngoài hiển thị số.

1.12 CHỌN KHOẢNG ĐO TỰ ĐỘNG VÀ ĐO TỰ ĐỘNG

Khoảng đo tự động sẽ định vị dấu chấm thập phân một cách tự động để nhận được độ phân giải tối ưu. Nếu số chỉ thị dưới 200, thiết bị đo số 3 ½ - chữ số sẽ tự động được chuyển mạch đến thang đo có độ nhạy cao hơn, còn nếu giá trị hiển thị cao hơn 1999, thì thang đo có độ nhạy ít hơn tiếp theo sẽ được chọn. Bộ đếm và bộ giải mã sẽ thay đổi vị trí dấu chấm thập phân khi yêu cầu khoảng đo tự động.

Một đồng hồ đo tự động hoàn toàn chỉ cần tín hiệu cần đo có tại hai đầu vào của đồng hồ đo và điều chỉnh để đo thông số nào, còn sau đó toàn bộ các tiến trình đo (chính 0, chỉ thị cực tính, thang đo, hiển thị) sẽ được tiến hành tự động.

Đối với các thiết bị đo tinh vi, khuynh hướng là kết hợp nhiều thiết bị đo vào một thiết bị. Ví dụ, bộ giám sát thông tin có các thiết bị đo như sau:

Máy tạo tín hiệu RF	Máy tạo tín hiệu AF
Đồng hồ đo công suất RF	Voltmeter số
Đồng hồ đo công suất AF	Đồng hồ đo độ nhạy
Đồng hồ đo hệ số méo dạng	Bộ đếm tần số
Máy phân tích phổ	Máy hiện sóng nhớ số

Bất kỳ thiết bị đo nào trong số các thiết bị đo trên có thể hình thành hoạt động theo lập trình. Chế độ làm việc đã được chọn, thiết bị đo sẽ được chọn, loại phép đo yêu cầu đã được lập trình theo lệnh, nên tín hiệu ra sẽ được hiển thị hay được in, toàn bộ được điều khiển bằng bàn phím. Phép đo theo chương trình trên máy tính cũng gọi là đo tự động.

1.13 ĐO TRONG MẠCH (ICT)

Việc đo thử trong mạch có thể đo thử IC mức độ nhỏ hay trung bình mà không cần tháo IC ra khỏi mạch. Điểm mấu chốt của ICT là giao diện BON. Các đầu kẹp là các đầu que đo ở bộ giao tiếp sẽ được bật để gắn được tải, nối chắc chắn đến điểm cần đo thử. Chương trình đo thử tự động sẽ cung cấp dữ liệu vào để đo thử linh kiện. Ví dụ, để đo thử một IC, bộ đo thử trong mạch sẽ truy xuất bảng trạng thái cho IC từ RAM của thiết bị đo thử tự động (ATE), và sẽ so sánh với dữ liệu ra của IC cần đo thử với bảng trạng thái chính xác.

1.14 KỸ THUẬT ĐO ĐIỆN TỬ

Phép đo cần phải được thực hiện một cách cẩn thận và sự thể hiện các số liệu đo phải phù hợp sau khi đã có tính toán đến các giới hạn về độ nhạy, độ chính xác và khả năng của thiết bị đo.

Đôi khi số đo có thể đúng nhưng nếu thể hiện kết quả sai, người ta có thể hiểu mạch đang tốt là có sai hỏng và ngược lại. Hơn nữa, việc sử dụng thiết bị đo sai có thể tạo ra các nguy hiểm cho sự an toàn của người đo và thiết bị đo. Các kỹ thuật đo sau đây cần phải tuân theo khi đo thử hay thực hiện các phép đo trong việc chẩn đoán hư hỏng, sửa chữa và bảo dưỡng các thiết bị điện tử.

1. Nối thiết bị đến nguồn điện lưới, tốt hơn hết là thông qua đầu nối ba chân, và thực hiện bật nguồn cho hệ thống theo trình tự sau:

Các điểm quan trọng được chuyển mạch ON đầu tiên, tiếp theo là đóng [ON] nguồn cung cấp, sau đó đóng [ON] thiết bị đo, và cuối cùng đóng nguồn cung cấp cho mạch cần đo thử. Khi tắt (chuyển mạch sang OFF), thì trình tự là ngược lại, thì trình tự phải được thực hiện ngược lại: trước tiên tắt nguồn cung cấp cho mạch cần đo, tiếp theo là tắt thiết bị đo, sau đó tắt nguồn cung cấp và cuối cùng là ngắt điện lưới. Điều này sẽ bảo vệ thiết bị đo và thiết bị cần đo khỏi các xung quá độ. Không hàn hay tháo mỗi hàn linh kiện khi nguồn cung cấp đang bật.

2. Bất kỳ lúc nào cũng phải tắt thiết bị đo còn nếu thiết bị đo được chuyển mạch sang đóng [on] ngay sau đó thì cần phải có khoảng thời gian đáng kể để cho phép các tụ trong thiết bị xả.

3. Các thiết bị đo thử cần phải được nối đất một cách hiệu quả để giảm thiểu các biến thiên của nhiễu.

4. Chọn thang đo phù hợp theo tham số cần đo, tùy theo giá trị đo yêu cầu. Nếu không biết giá trị đo yêu cầu, thì hãy chọn thang đo cao nhất và sau đó giảm dần thang đo cho phù hợp, để tránh cho thiết bị đo bị quá tải và bị hư hỏng. Thang đo được chọn cuối cùng sẽ cho kết quả đo gần với độ lệch lớn nhất có thể có đối với phép đo điện áp và dòng điện, và gần mức trung bình đối với phép đo điện trở, để có độ chính xác tối ưu đối với hệ thống đo.

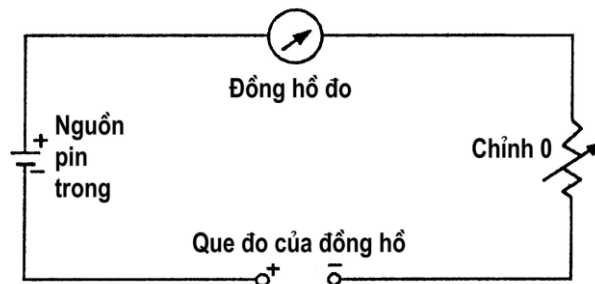
5. Khi giá trị đo bằng 0, thì đồng hồ đo cần phải chỉ thị bằng 0, nếu không thì cần phải được chỉnh 0 phù hợp.

6. Không sử dụng các đầu đo có kích thước lớn vì chúng có thể gây ngắn mạch. Các đầu que đo cần phải nhọn nhất nếu có thể được.

7. Điểm quan trọng là kết nối phép đo tại các điểm đo thử: các hãng chế tạo thiết bị thường quy định các điểm đo thử tại các vị trí thuận tiện trên bảng mạch in. Điện trở, mức điện áp dc , mức điện áp tín hiệu và các dạng sóng của tín hiệu sẽ được quy định cho mỗi điểm đo thử. (điểm đo thử thường là chốt lắp đứng trên bảng mạch in). Các điểm đo thử có các mạch đệm tốt nhất để tránh nguy hiểm quá tải cho mạch cần đo. Các điểm đo thử được thiết kế bởi các nhà chuyên

môn có kinh nghiệm, khi cần khảo sát thiết bị, không được bỏ qua các điểm đo thử trong quá trình sửa chữa.

8. Thông thường các đầu que đo mang dấu dương và âm đối với các phép đo điện áp và dòng điện trong mạch. Nguồn pin bên trong đồng hồ đo sẽ có cực tính ngược lại, tức là đầu que đo âm của nguồn pin trong đồng hồ đo sẽ được nối đầu que được đánh dấu dương (que đo màu đen) và ngược lại, như thể hiện ở hình 1.6. Thực tế này cần phải nhớ khi đo thử các diode, các tụ điện phân, các transistor và các vi mạch.



Hình 1.6: Thể hiện cực tính ghi trên các que đo của đồng hồ và cực tính của nguồn pin trong

9. Nếu các điểm đo thử là không cho trước, hoặc nếu các phép đo là được thực hiện tại các điểm khác nhau, thì cần phải chú ý các điểm như sau:

- Khi đo các điện áp dc , phép đo cần phải được thực hiện ngay tại các linh kiện thực tế, và đối với vi mạch đo trực tiếp trên các chân.
- Sử dụng đầu kẹp đo thử IC để thực hiện các phép đo trên các chân của IC.
- Khi cần đo tín hiệu trên mạch in trong bảng mạch, nên kẹp đầu đo trên chân của cấu kiện điện tử được nối với đường mạch in.
- Khi thực hiện các phép đo trên bảng mạch, cần phải đảm bảo rằng các IC không bị điện tích tĩnh do thiết bị đo.
- Khi kiểm tra hờ mạch, hãy tháo một đầu của cấu kiện điện tử rồi thực hiện phép đo. Nếu cấu kiện không được tháo một đầu, thì các cấu kiện khác mắc song song với cấu kiện nghi ngờ sẽ chỉ thị không đáng tin cậy. Có thể kiểm tra cấu kiện nghi ngờ bằng cầu đo. . .

Khi tháo mỗi hàn ra khỏi bảng mạch in là khó khăn thì có thể cắt đường mạch in liên quan, do dễ dàng hàn lại vết cắt hơn so với việc tháo mỗi hàn cấu kiện để đo rồi hàn lại, nhưng khi hàn lại vết cắt, cần đề phòng mỗi hàn bị nứt không xảy ra.

f) Việc tháo và hàn IC là một quá trình khá phức tạp cần phải hết sức cẩn thận. Cần phải tháo mỗi hàn cho IC để đo thử chỉ khi xác minh chắc chắn các phép đo trên bảng mạch cho thấy IC đã thực sự hỏng.

-
10. Cần phải tuân theo các lưu ý về an toàn để đảm bảo an toàn cho người đo và thiết bị đo.
 11. Cần phải tuân theo các chỉ dẫn từ hướng dẫn sử dụng thiết bị đo thử, cũng như trình tự đo thử.
 12. Cần phải nghiên cứu kỹ cách vận hành thiết bị đo để thực hiện phép đo và cần phải tuân theo tất cả các điểm lưu ý đã được đề cập.

TÓM TẮT NỘI DUNG CHƯƠNG 1.

Các thiết bị đo dùng để xác định giá trị thông số của một thiết bị hay hệ thống điện tử. Các thuật ngữ độ chính xác, độ rõ, độ phân giải và độ nhạy dùng để quy định một thiết bị đo.

Có thể có các kiểu sai số khác nhau kèm theo trong các kết quả đo là các sai số thô, các sai số hệ thống và các sai số ngẫu nhiên.

Thiết bị đo có thể có giới hạn về thang đo, độ nhạy, tần số, trở kháng, ảnh hưởng do quá tải và già hoá.

Thiết bị đo có thể bị can nhiễu từ bên ngoài do không nối đất thiết bị đo, hay do không lọc tín hiệu tần số cao.

Ở các đồng hồ đo kiểu tương tự, do trọng lượng, sự cân bằng và ma sát của cơ cấu đo kiểu độ lệch nên có hạn chế về tần số, hạn chế về độ nhạy và các sai số khác. Đối với các thiết bị đo kiểu số, do không sử dụng cơ cấu đo kiểu độ lệch, nên sẽ có độ chính xác cao, độ rõ cao, độ phân giải tốt hơn, không có sai số do đọc, không có sai số do dạng sóng và ảnh hưởng do quá tải không đáng kể. Ngoài ra còn có các ưu điểm khác về thang đo và xử lý tính toán kết quả đo tự động ở đồng hồ đo số.

Để đo các thông số một cách chính xác, cần phải tuân theo các lưu ý như trình tự đóng - mở đúng, hiệu chỉnh 0, nối đất thiết bị đo, chọn thang đo và cực tính đúng, và các lưu ý về an toàn điện thông thường.

CHƯƠNG 2: THIẾT BỊ ĐO VÀ QUAN SÁT TÍN HIỆU

Thiết bị đo và quan sát tín hiệu hay máy hiện sóng, gọi tắt là CRO [Cathode - Ray Oscilloscope], là thiết bị đo điện tử đa năng, dùng để đo thử trong các hệ thống điện tử. Máy hiện sóng sẽ hiển thị các dạng sóng của tín hiệu trên màn hình, nên có thể đo biên độ cũng như tần số của tín hiệu. Về cơ bản, máy hiện sóng dùng để đo điện áp, nhưng cũng có thể đo dòng điện, nếu dòng điện được biến đổi thành điện áp khi cho dòng điện chảy qua một điện trở cố định. Tương tự, máy hiện sóng có thể đo điện trở nếu dòng điện từ một nguồn dòng hằng được chảy qua điện trở cần đo như đối với DMM (chương 3). Máy hiện sóng hai vết có thể dùng để so sánh hai dạng sóng khác nhau, còn máy hiện sóng hai chùm tia có thể dùng để so sánh các thay đổi về pha liên quan ở hai dạng sóng. Máy hiện sóng có thể được sử dụng hiệu quả để quan sát dạng sóng thực tế trên màn hình và để định lượng dạng sóng. Máy hiện sóng có thể dùng để hiển thị đại lượng bất kỳ nếu có thể biến đổi được thành điện áp. Do máy hiện sóng là thiết bị đo đa dụng nên cũng được sử dụng trong các lĩnh vực đo và quan sát khí tượng, sinh học, y tế và công nghiệp.

2.1 NGUYÊN LÝ HOẠT ĐỘNG CỦA MÁY HIỆN SÓNG TƯƠNG TỰ

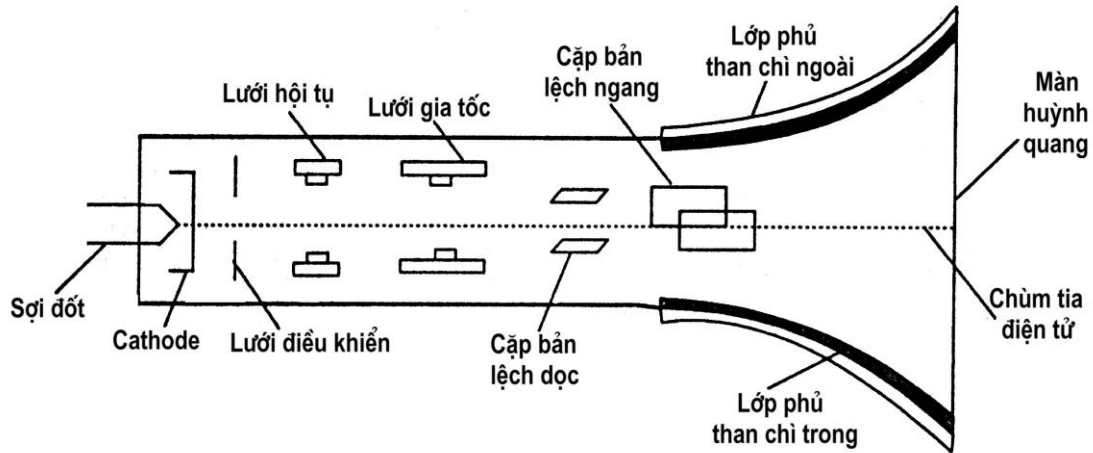
Máy hiện sóng bao gồm ống tia cathode (CRT), và các mạch làm lệch để hiển thị dạng sóng. Nguyên lý hoạt động của ống tia cathode và các mạch làm lệch được giải thích như sau:

a) Ống tia cathode.

Bộ phận chính của máy hiện sóng là ống tia cathode, đó là một đèn phát xạ điện tử do nhiệt độ cao bao gồm một súng điện tử, các bản làm lệch và màn hình huỳnh quang. Tất cả được bọc trong vỏ bằng thủy tinh, rút chân không như ở hình 2.1.

Súng điện tử gồm cathode được làm bằng Vonfram sẽ được đốt nóng để phát xạ các điện tử. Sự di chuyển của các điện tử được điều khiển bởi lưới điều khiển có điện áp âm hơn so với cathode. Các điện tử di chuyển qua các điện trường tạo ra bởi các lưới hội tụ và lưới gia tốc, để tạo thành tia hội tụ sắc nét. Chùm tia điện tử năng lượng cao sẽ đập vào màn hình huỳnh quang, nên sẽ làm cho các phân tử phosphor loé sáng. Ở phần loe của ống thủy tinh, có phủ lớp than chì cả hai bên lớp vỏ thủy tinh. Lớp than chì bên trong sẽ ngăn các điện tử khỏi phát xạ thứ cấp, còn lớp than phủ bên ngoài làm nhiệm vụ bảo vệ, để tránh sự bức xạ nhiễu tín hiệu quét. Một lớp nhôm mỏng cũng được đặt gần sát màn hình để chặn các ion dịch chuyển khỏi sự va chạm màn hình huỳnh quang và cũng dùng để phản xạ ánh sáng trở lại phía màn hình nhằm cải thiện độ

phát sáng của tia sáng. Ống tia cần phải có điện áp vài kV (gọi là đại cao áp hay điện thế EHT) đặt vào lớp phủ than chì bên trong. Các lưới khác sẽ lấy các mức điện áp dc thích hợp từ điện áp cao thông qua mạch phân áp.



Hình 2.1: Cấu tạo của ống tia cathode (CRT) của máy hiện sóng thông dụng.

Sự làm lệch tia theo chiều ngang có được bằng cách sử dụng tín hiệu răng cưa. Sự làm lệch tia theo chiều dọc nhờ tín hiệu cần quan sát. Các mạch điều khiển độ lệch tia ở máy hiện sóng (ngoài ống tia), sử dụng các transistor nên yêu cầu các mức điện áp dc thấp để hoạt động.

b) Làm lệch chùm tia.

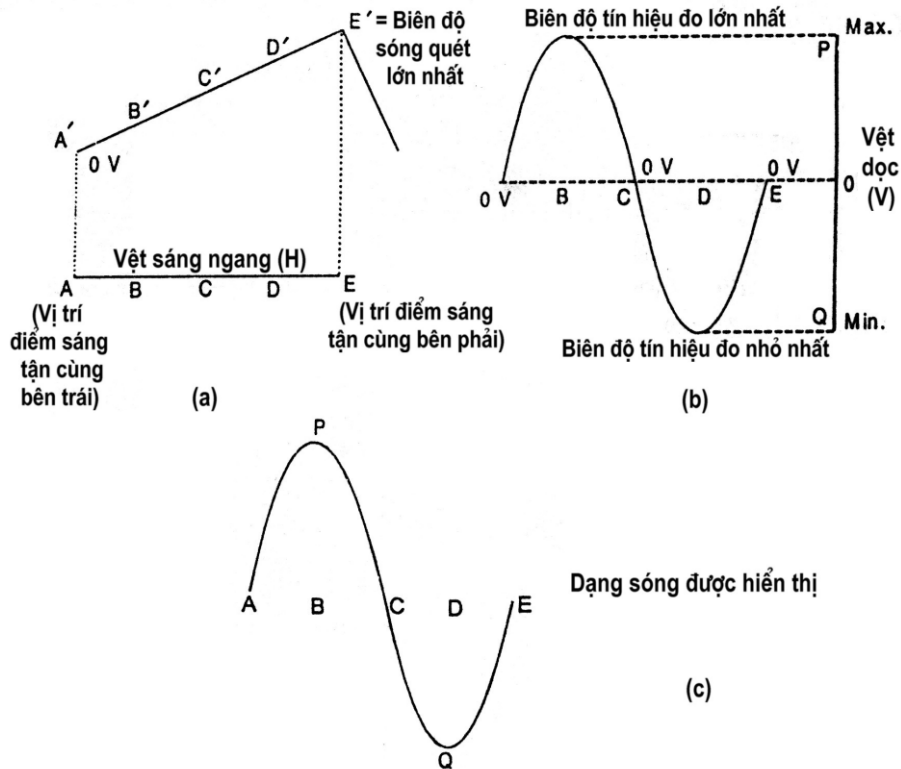
Nguyên lý hoạt động của bộ gốc thời gian (làm lệch ngang). Chùm tia sẽ được làm lệch theo chiều ngang bằng cách áp đặt một điện áp răng cưa (như ở hình 2.2a), lên cặp bản lệch (gọi là cặp bản lệch ngang) theo kiểu làm lệch tĩnh điện. Khi không có điện áp tín hiệu lên hai bản lệch (điểm A' của tín hiệu răng cưa ở hình vẽ), điểm sáng do tia tạo ra tại điểm bắt đầu A trên màn hình. Khi mức điện áp của bản lệch bên phải tăng dần so với bản lệch bên trái, thì điểm sáng sẽ di chuyển về bên phải nên lần lượt qua đến các điểm B, C, D và E trên màn hình, tương ứng với mức điện áp răng cưa B', C', D' và E'. Sau đó điện áp răng cưa sẽ trở về lại mức 0 nên điểm sáng sẽ trở lại điểm A ban đầu.

Sự làm lệch dọc. Cặp bản lệch thứ hai gọi là cặp bản làm lệch dọc. Tín hiệu vào cần đo sẽ được đặt vào cặp bản lệch dọc sau khi đã được khuếch đại. Do ảnh hưởng của mức điện áp lệch dọc mà chùm tia điện tử sẽ bị lệch theo chiều dọc trong khoảng P và Q, như ở hình 2.2b.

Như vậy, chùm tia sẽ chịu hai sự làm lệch ngang và dọc đồng thời, nên ảnh hưởng hợp thành là tái tạo lại tín hiệu có biên độ thay đổi theo thời gian, như thể hiện ở hình 2.2c. Khi sự làm lệch theo chiều ngang điều khiển điểm sáng từ A đến B, thì làm lệch dọc sẽ kéo điểm sáng đến P,

nên sau khoảng thời gian AB, điểm sáng không phải tại B mà là tại P. Tương tự, sau khoảng thời gian AC điểm sáng là tại C; sau khoảng thời gian AD, điểm sáng là tại Q, và sau khoảng thời gian AE, điểm phát sáng là tại E, v. v. . . . Do vậy, các phần tử phát quang APCQE sẽ lần lượt phát sáng và hiển thị dạng sóng vào. Ô lưới khắc độ trên mặt máy hiện sóng sẽ cho phép đo khoảng thời gian trên trục ngang (X), và biên độ trên trục dọc (Y).

Xoá tia quét ngược hay tia quay về.



Hình 2.2: Hiển thị dạng sóng do sự làm lệch theo chiều ngang và dọc.

Tín hiệu răng cưa giảm rất nhanh từ giá trị lớn nhất về 0, gọi là tia quay về, hay tia quét ngược. Tín hiệu quét ngược sẽ không được nhìn thấy trên màn hình, nếu không thì dạng sóng được hiển thị sẽ trở nên méo dạng lớn. Do đó trong suốt khoảng thời gian quét ngược, ống tia sẽ được giữ ở trạng thái ngưng phát sáng, gọi là xoá tia, bằng cách cung cấp mức điện áp âm cho lưới điều khiển so với cathode.

c) Đồng bộ.

Đồng bộ được sử dụng để thể hiện quá trình làm cho dạng sóng ổn định. Dạng sóng sẽ ổn định nếu tín hiệu quét bắt đầu tại giá trị 0 của tín hiệu vào. Giả sử thời gian quét thể hiện 5 chu kỳ của tín hiệu vào, tiếp theo sau khi quét ngược, vệt sáng sẽ phải bắt đầu với điểm đầu là chu kỳ thứ 6 của tín hiệu vào. Điều này có thể thực hiện hoặc bằng sự kích khởi bộ tạo dao động quét một trạng thái bền liên tục với một xung từ tín hiệu vào, hoặc bằng một tín hiệu ngoài bất kỳ,

hay nếu tín hiệu quét tuần hoàn thì bằng cách điều chỉnh mạch quét dựa trên việc tinh chỉnh định thời. Tinh chỉnh độ biến thiên thời gian, có thể thực hiện bằng cách cung cấp một phần nhỏ tín hiệu vào cho mạch dao động tạo tín hiệu quét tuần hoàn.

Số lượng chu kỳ dạng sóng được hiển thị trên màn hình sẽ tùy thuộc vào khoảng thời gian cần thiết để điểm sáng di chuyển từ điểm bắt đầu (điểm tận cùng bên trái của màn hình) đến điểm tận cùng bên phải, và chu kỳ (hay tần số) của tín hiệu vào. Nếu khoảng thời gian của tín hiệu rỗng cưa bằng một nửa chu kỳ ($T/2$) của dạng sóng vào, thì một nửa chu kỳ dạng sóng vào sẽ được hiển thị. Nếu thời gian quét của tín hiệu rỗng cưa bằng một chu kỳ của tín hiệu vào thì toàn bộ chu kỳ sẽ được hiển thị. Nếu thời gian quét của tín hiệu rỗng cưa bằng 2 chu kỳ tín hiệu vào thì hai chu kỳ sẽ được hiển thị, v. v. . . Do vậy, khi biết khoảng thời gian tạo vết theo chiều ngang và số lượng chu kỳ được hiển thị trên màn hình, thì có thể xác định chu kỳ hay tần số của tín hiệu vào. Khoảng thời gian tạo vết ngang sẽ được chỉ thị trên chức năng điều khiển *thời gian/vạch chia* [Time/Div], tính theo đơn vị ms/div hay $\mu\text{s}/\text{div}$.

d) Độ nhạy của sự làm lệch.

Biên độ của dạng sóng vào sẽ được xác định bằng cách đếm số vạch chia theo chiều dọc trên màn hình từ đỉnh đến đỉnh của dạng sóng. Suy ra một nửa số vạch chia sẽ là biên độ đỉnh của dạng sóng cần đo. Giá trị của mỗi vạch chia theo chiều dọc sẽ được chỉ trên chuyển mạch điều khiển hệ số khuếch đại dọc theo mV/div hay V/div. Chuyển mạch điều khiển dọc được gọi là độ nhạy của sự làm lệch. Độ nhạy lệch tùy thuộc vào các điện trở phân áp và hệ số khuếch đại điện áp của mạch khuếch đại dọc.

Ví dụ 2.1: Với tín hiệu vào dc là 100mV (đỉnh - đỉnh) đặt vào đầu vào. Mạch phân áp sẽ làm giảm tín hiệu vào ở mức một phần 10 tại đầu vào của mạch khuếch đại dọc có hệ số khuếch đại là 40dB. Tính mức điện áp thực tế theo vạch chia trên màn hình và vị trí độ nhạy dọc nếu tín hiệu đo chiếm 5 vạch chia trên màn hình.

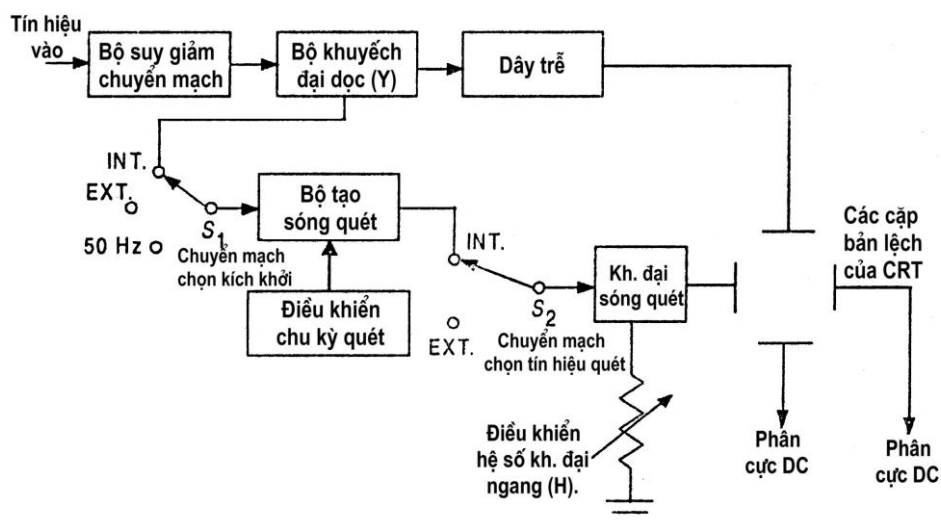
Tín hiệu tại đầu vào của mạch khuếch đại dọc = $100 \times 1/10 = 10\text{mV}$

Hệ số khuếch đại 40dB có nghĩa là sự khuếch đại điện áp lên 100 lần.

Do vậy, tín hiệu tại đầu ra của mạch khuếch đại dọc = $10\text{mV} \times 100 = 1000\text{mV}$.

Mức tín hiệu này chiếm 5 vạch chia, nên mức điện áp thực tế trên một vạch chia là 200mV, nhưng thang độ nhạy sẽ được đặt ở mức 20mV / div, để có giá trị chỉ thị đúng là 100mV (đỉnh - đỉnh).

e) Máy hiện sóng vết đơn.



Hình 2.3: Sơ đồ khối của máy hiện sóng vệt đơn cỡ bản.

Sơ đồ khối của máy hiện sóng vệt đơn (theo kiểu quét kích khởi) như ở hình 2.3. Tín hiệu vào thông qua mạch suy giảm (như trong voltmeter điện tử) theo các thang đo khác nhau đối với phép đo biên độ. Tín hiệu sau đó sẽ được khuếch đại bởi mạch khuếch đại dọc (khuếch đại - Y), và sẽ được cung cấp đến cặp bản lệch dọc để làm lệch theo chiều dọc. Mạch dao động quét sẽ tạo ra tín hiệu răng cưa và được khuếch đại để cung cấp đến cặp bản lệch ngang. Khoảng thời gian của tín hiệu quét được điều khiển bởi mạch điều khiển góc thời gian nên giá trị của khoảng thời gian theo vạch chia sẽ được chỉ trên chuyển mạch điều khiển định thời trên mặt máy hiện sóng. Đối với một số ứng dụng đo (chẳng hạn như các mẫu hình Lissajous hay các phép đo độ điều chế), cần phải đặt theo vị trí quét ngoài và do vậy chuyển mạch S_2 sẽ cung cấp tín hiệu quét trong hay quét ngoài đến mạch khuếch đại tín hiệu quét theo yêu cầu.

Để giữ ổn định dạng sóng hiển thị, cần phải có các thời điểm khởi đầu quét tại cùng một vị trí của chu kỳ tín hiệu vào, tức là đảm bảo sự đồng bộ, tín hiệu vệt ngang được tạo ra bởi xung kích khởi lấy từ mạch khuếch đại dọc (khuếch đại - Y) sẽ kích khởi mạch dao động quét bằng bộ đa hài đơn ổn. Khi cần kích khởi ngoài, hay kích khởi bằng tín hiệu điện *ac* 50Hz (gắn bên trong máy hiện sóng) cũng có thể sử dụng bằng chuyển mạch S_1 .

Dây trễ dùng để bù độ trễ gây ra do sự khởi động mạch quét sau khi kích khởi. Vì vậy, dây trễ sẽ làm cho tín hiệu đo và tín hiệu quét đến các cặp bản lệch trong ống tia một cách đồng thời.

f) Quét lặp lại.

Máy hiện sóng sử dụng mạch đa hài chạy tự do nên không cần tín hiệu kích khởi. Mạch quét sẽ nhận được tín hiệu lặp lại theo mỗi chu kỳ của mạch dao động đa hài. Để dạng sóng ổn định, cần phải có sự đồng bộ giữa tần số quét và tần số của tín hiệu cần đo. Điều này có thể thực hiện

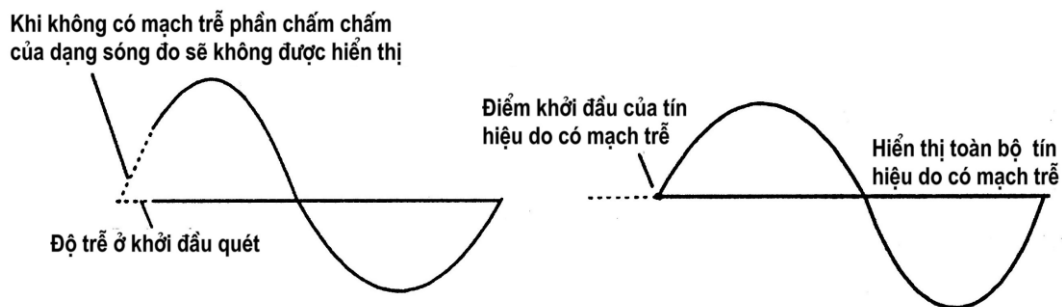
bằng cách thay đổi tần số quét nhờ việc điều khiển định thời.

Sự khác nhau giữa quét lặp lại và quét kích khởi. Tần số và pha của tín hiệu quét lặp lại cần phải được đồng bộ với tín hiệu vào để tạo ra dạng sóng hiển thị ổn định. Nếu tần số sai lệch, thì sự hiển thị dạng sóng sẽ không ổn định.

Quét kích khởi sẽ hiển thị vệt theo chu kỳ thời gian quy định và vì vậy sẽ ổn định mà không liên quan đến tần số tín hiệu vào.

g) Máy hiện sóng quét trễ.

Do xung kích khởi, sự khởi đầu quét sẽ bị trễ, nên sẽ không thể quan sát vệt sáng trên màn hình trong một khoảng thời gian nào đó. Tín hiệu ở bản lệch dọc là liên tục, nên một phần của tín hiệu cần đo sẽ bị mất. Do vậy, cũng cần phải làm trễ tín hiệu. Vì tín hiệu không được đặt trực tiếp vào cặp bản lệch dọc mà phải truyền qua mạch dây trễ, để tạo ra khoảng thời gian cần thiết cho mạch quét khởi đầu tại cặp bản lệch ngang trước khi tín hiệu cần đo đến cặp bản lệch dọc. Nếu độ trễ tín hiệu là 200ns, và sóng quét bị trễ khoảng 80ns, thì tín hiệu cần quan sát sẽ được hiển thị theo tín hiệu quét đúng khi bắt đầu quét, như thể hiện ở hình vẽ 2.4.

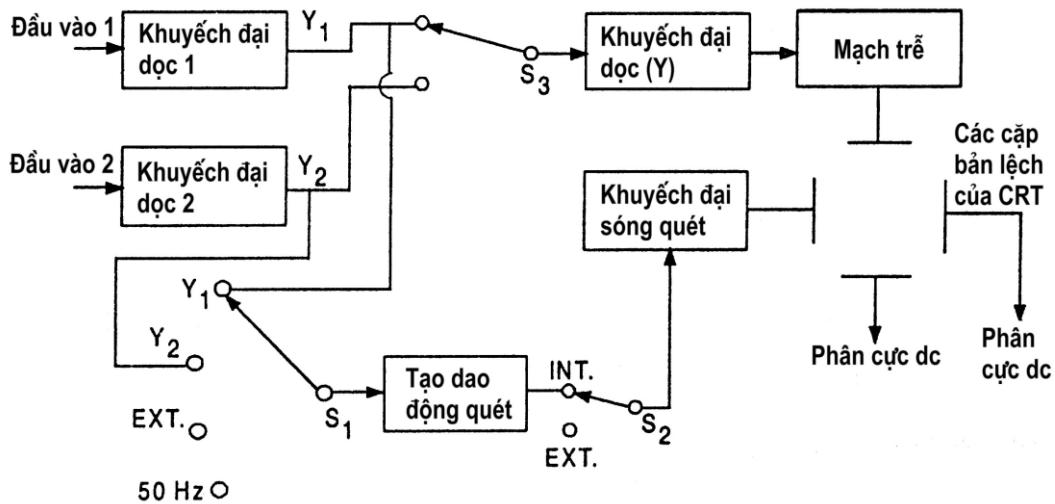


Hình 2.4: Tác dụng của mạch làm trễ tín hiệu.

h) Máy hiện sóng vệt kép.

Ở máy hiện sóng vệt kép hay hai vệt, một mạch quét đơn sẽ được hiển thị tại hai vị trí dọc khác nhau trên màn hình theo từng chu kỳ răng cưa luân phiên. Sơ đồ khối máy hiện sóng hai vệt như ở hình 2.5.

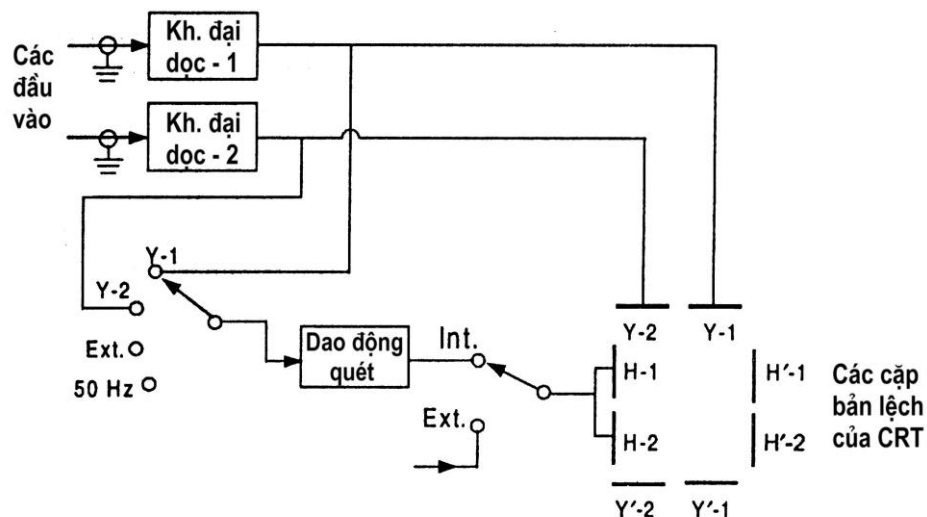
Chuyển mạch điện tử S_3 sẽ chọn tín hiệu vào dọc (Y_1), được đưa đến mạch khuếch đại dọc (Y) trong một khoảng thời gian nào đó, còn tín hiệu Y_2 sẽ được cung cấp đến mạch khuếch đại dọc trong khoảng thời gian tiếp theo. Chuyển mạch S_1 sẽ cho phép kích khởi hoặc bằng tín hiệu Y_1 hoặc bằng tín hiệu Y_2 , hay bằng tín hiệu ngoài, hay kích khởi bằng tín hiệu mạng điện 50Hz. Cấu trúc mạch như đối với máy hiện sóng vệt đơn. Chuyển mạch tự động có tốc độ đủ nhanh để cả hai tín hiệu có thể quan sát một cách rõ ràng trên màn hình (do độ lưu sáng của chất huỳnh quang và độ lưu sáng ở võng mạc mắt).



Hình 2.5: Sơ đồ khối của máy hiện sóng hai vệt.

Ở máy hiện sóng hai vệt, chỉ có một mạch quét, nên đối với một chu kỳ tín hiệu quét sẽ điều khiển sự làm lệch dọc của một dạng sóng vào, và đối với chu kỳ quét tiếp theo của cùng một mạch quét, tín hiệu quét sẽ điều khiển sự làm lệch dọc của tín hiệu vào thứ hai. Vậy hai dạng sóng của hai tín hiệu vào riêng sẽ được hiển thị, nhưng không được hiển thị đồng thời. Do đó không thể so sánh độ lệch pha giữa hai dạng sóng. Để so sánh quan hệ về pha, cần phải có hai dạng sóng được hiển thị đồng thời tại cùng thời điểm, tức là có thể thực hiện bằng máy hiện sóng hai chùm tia.

i) Máy hiện sóng hai tia.



Hình 2.6: Sơ đồ khối đơn giản hóa của máy hiện sóng hai tia.

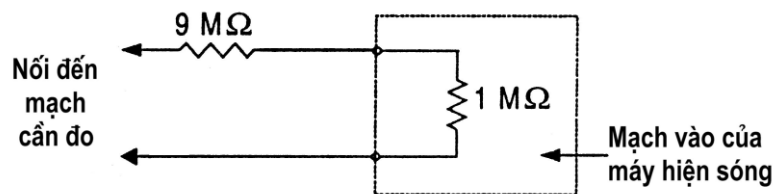
Ở máy hiện sóng tia kép hay hai tia có hai súng điện tử, hai cặp bản lệch dọc và hai cặp bản lệch ngang. Hai cặp bản lệch ngang được đặt song song và được điều khiển bởi cùng một một quét ngang (mạch gốc thời gian), tức là cùng một tín hiệu quét sẽ xuất hiện đồng thời tại hai cặp bản

lệch ngang. Sơ đồ khối của máy hiện sóng hai tia như ở hình 2.6, trong đó có một mạch dao động quét có trong hình vẽ, nhưng ở các máy hiện sóng đắt tiền có hai mạch tạo sóng quét.

k) Dây que đo của máy hiện sóng.

Dây que đo là các đầu nối máy hiện sóng đến thiết bị hay mạch điện tử cần đo thử. Ngoài chức năng dây que đo đơn giản bằng cáp đồng trục thông thường, cần phải có các dây que đo dùng riêng cho máy hiện sóng để đảm bảo tín hiệu đo trung thực nhất.

Dây que đo DC 10:1. Mạch khuếch đại dọc (Y) có trở kháng vào khoảng $1\text{M}\Omega$ mắc song song với một tụ khoảng 50pF . Cáp đồng trục có thể có điện dung ký sinh khoảng 50pF . Điều này sẽ gây ra quá tải rất lớn đối với mạch điện tử cần đo có trở kháng cao. Giải pháp để hạn chế sự quá tải là mắc một điện trở $9\text{M}\Omega$ nối tiếp như ở hình 2.7. Mạch cần đo sẽ xem điện trở vào của máy hiện sóng là $10\text{M}\Omega$ thay cho $1\text{M}\Omega$, nhưng tín hiệu tại các đầu vào của máy hiện sóng bằng một phần mười tín hiệu đặt vào. Độ suy giảm có thể được bù bằng mạch khuếch đại dọc.

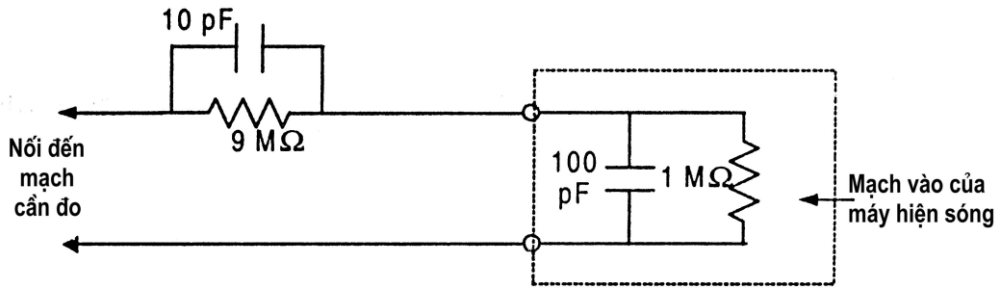


Hình 2.7: Dây que đo dc của máy hiện sóng.

Dây que đo 10:1 tần số cao. Vấn đề về dung kháng thấp của tụ 100pF đối với tín hiệu đo ở dải tần số cao được giải quyết bằng cách sử dụng một tụ điện nhỏ có trị số $C = 1/10$ so với tụ điện song song như mạch hình 2.8. Trimmer (tụ xoay) 10pF mắc nối tiếp với điện dung 100pF để có điện dung thực tế vào khoảng 9pF là tương đối thấp nên sẽ không gây quá tải cho mạch của hệ thống có tần số cao, nhưng sẽ làm giảm mức tín hiệu ac vào khoảng một phần mười. Các ảnh hưởng của que đo sẽ được kiểm tra bằng cách cung cấp xung vuông vào que đo để quan sát dạng xung vuông trên máy hiện sóng, sẽ cho tín hiệu tần số thấp (phần bằng phẳng) cũng như tín hiệu tần số cao (các cạnh).

Dây que đo tích cực Đầu đo tích cực gồm một mạch FET lặp lại cực nguồn theo kiểu mạch lặp lại emitter ở BJT, để có điện trở vào cao và điện trở ra thấp nên sẽ loại bỏ sự quá tải cho mạch cần đo khi nối que đo của máy hiện sóng vào mạch. Đầu đo cũng cho mức điện dung rất nhỏ, do vậy sẽ cải thiện đáp ứng tần số cao (khi cần đo các xung tăng nhanh). Ngoài ra, đầu đo tích cực có độ suy giảm thấp hơn nhiều so với đầu đo 10:1. Do đó đầu đo tích cực sử dụng hiệu quả để đo các tín hiệu nhỏ. Tuy nhiên, đầu đo tích cực có giá thành cao nên ít được sử dụng. Đầu đo

10:1 được sử dụng phổ biến hơn.

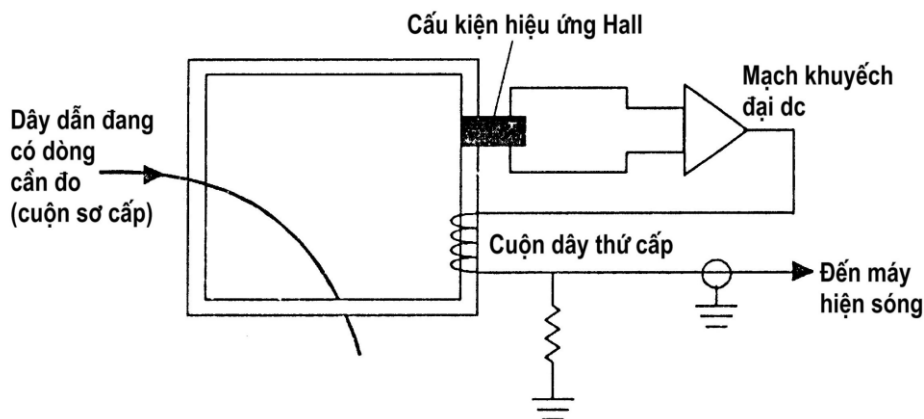


Hình 2.8: Dây que đo 10:1 dùng đo tín hiệu tần số cao

Dây que đo kiểu tách sóng Đầu đo sử dụng mạch tách sóng bằng diode để tách tín hiệu điều chế ra khỏi tín hiệu cao tần (RF) đã được điều chế, và cũng sẽ chỉnh lưu tín hiệu sóng mang cao tần (RF) thành một chiều (*dc*). Biên độ đỉnh của sóng mang sẽ được hiển thị theo dạng sóng được chòng chụp trên tín hiệu *dc*. Như vậy, đầu đo sẽ làm việc như mạch phát hiện tín hiệu ở các máy thu thanh và máy thu thông tin, trong đó tín hiệu có thể trong dải vài megahertz. Khi dùng đầu đo kiểu tách sóng biến đổi các tín hiệu tần số cao thành dải âm tần, nên có thể sử dụng máy hiện sóng có độ rộng băng tần thấp.

Dây que đo cảm ứng dòng. Đầu đo cảm ứng dòng gồm một vòng lõi từ có thể kẹp được dây dẫn để đo được dòng điện như ở mạch hình 2.9.

Dây dẫn có dòng điện chảy qua cần đo đóng vai trò như một cuộn dây sơ cấp của tín hiệu xoay chiều. Cuộn dây quấn trên lõi từ làm cuộn thứ cấp. Khi có dòng *dc* chảy qua, dòng điện tử trong cấu kiện hiệu ứng Hall giảm xuống, tức là làm tăng mức chênh lệch điện thế sẽ được khuếch



Hình 2.9: Dây que đo dòng điện cảm ứng dùng cho máy hiện sóng.

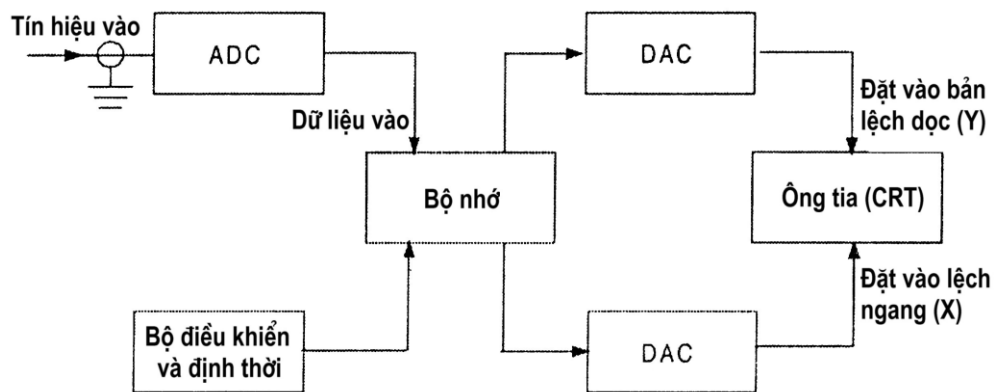
đại để cung cấp đến máy hiện sóng.

2.2 MÁY HIỆN SÓNG SỐ.

Máy hiện sóng số có chức năng nhớ - DSO [Digital Storage Oscilloscope], là thiết bị đo có giá thành cao và phức tạp, nhất là máy hiện sóng có chức năng xử lý tín hiệu, cho khả năng tính

toán các giá trị trung bình, hiệu dụng [r.m.s], biến đổi Fourier và phân tích phổ. Kiểu máy hiện sóng sử dụng vi xử lý không cần thiết trong các dịch vụ sửa chữa, mà thông dụng hơn là kiểu máy hiện sóng không có vi xử lý, để xác định các hư hỏng và các xung chấp chèn.

Máy hiện sóng nhớ - số sử dụng ống tia cathode thông thường (không phải kiểu ống tia có chức năng nhớ). Các mẫu dạng sóng sẽ được lưu trữ trong bộ nhớ, và có thể hiển thị trên màn hình của máy hiện sóng thông thường. Sơ đồ khối của máy hiện sóng nhớ - số kiểu không xử lý tín hiệu cho ở hình 2.10.



Hình 2.10: Sơ đồ khối của máy hiện sóng số có chức năng nhớ

Tín hiệu cần đo đặt vào máy hiện sóng sẽ được lấy mẫu theo từng khoảng thời gian đều đặn. Mỗi mức mẫu sẽ được chuyển đến bộ biến đổi tương tự sang số (ADC) để tạo ra các tín hiệu logic nhị phân tương ứng với mức biên độ của tín hiệu đã được lấy mẫu. Tín hiệu nhị phân sẽ được lưu trữ trong bộ nhớ nên có thể sử dụng khi cần thiết. Khi cần quan sát, tín hiệu nhị phân sẽ được đưa đến bộ biến đổi số - tương tự, để biến đổi tín hiệu nhị phân thành dạng tín hiệu tương tự ban đầu cung cấp cho ống tia cathode. Các tín hiệu điều khiển và định thời sẽ kích hoạt bộ nhớ bất cứ lúc nào khi yêu cầu ghi và đọc dữ liệu. Ngoài ra, mạch điều khiển và định thời sẽ cung cấp tín hiệu nhị phân cho bộ gốc thời gian để biến đổi thành tín hiệu gốc thời gian tương tự đưa đến cặp bản làm lệch ngang (H), để tạo ra vệt sáng trên màn hình.

2.3 ỨNG DỤNG ĐO BẰNG MÁY HIỆN SÓNG

a) Sử dụng máy hiện sóng để phát hiện sai hỏng

Máy hiện sóng là thiết bị đo có độ nhạy rất cao, chính xác và không gây quá tải cho hệ thống cần đo, do không có cơ cấu đo kiểu quay. Máy hiện sóng sẽ hiển thị dạng sóng thực tế của tín hiệu vào, nên có thể biết mạch có khuếch đại và méo dạng hay không một cách dễ dàng. Máy hiện sóng có thể dùng để đo mức điện áp dc , khảo sát các tín hiệu xung, các tín hiệu răng cưa, tam giác, sóng sin và các tín hiệu có dạng phức tạp khác. Máy hiện sóng có thể đo tần số của

các bộ dao động và các bộ tạo xung nhịp. Máy hiện sóng vệt kép có thể kiểm tra hai tín hiệu vào (trong trường hợp ở các mạch op - amp và các cổng), cũng như kiểm tra tín hiệu đầu vào và đầu ra trong mạch điện tử. Do vậy, máy hiện sóng được sử dụng phổ biến trong việc đo thử, sửa chữa các mạch khuếch đại, các mạch dao động, các máy phát, máy thu và trong các hệ thống mạch số.

b) Các chức năng điều khiển trên mặt máy hiện sóng.

Các chức năng điều khiển trên mặt máy hiện sóng thông thường gồm:

- *Điều khiển cường độ tia* [Intensity control] dùng để điều chỉnh độ sáng của vệt.
- *Điều khiển độ hội tụ* [Focus control] dùng để điều khiển độ sắc nét của vệt sáng.
- *Điều khiển định thời.* Điều chỉnh khoảng thời gian / vạch chia của mạch dao động quét (gốc thời gian).
- *Điều khiển hệ số khuếch đại dọc* (Y) dùng để điều chỉnh biên độ của dạng sóng hiển thị theo chiều dọc, trong khoảng từ 5mV/div đến 20V/div.
- *Điều khiển hệ số khuếch đại ngang* (H) dùng để điều chỉnh độ dài của vệt theo chiều ngang.
- *Điều khiển quét* dùng để chọn mạch quét trong hay quét ngoài.
- *Điều khiển kích khởi* [Trigger control] dùng để chọn xung kích khởi từ bộ khuếch đại dọc (Y), hoặc từ tín hiệu điện lưới hay tín hiệu ngoài (đối với các loại máy hiện sóng hiện nay có thêm chức năng điều khiển đồng bộ).
- *Điều khiển mức kích khởi*, dùng để điều chỉnh mức của xung kích khởi.
- *Điều khiển vị trí ngang*, dùng để điều chỉnh vị trí của dạng sóng hiển thị theo chiều ngang.
- *Điều khiển vị trí dọc* dùng để điều chỉnh vị trí của dạng sóng hiển thị theo chiều dọc.
- *Định chuẩn trong* sẽ cung cấp tín hiệu tần số 1kHz, biên độ không đổi (thường là 2V_{pp}), để kiểm tra việc định chuẩn que đo.

c) Sử dụng máy hiện sóng.

1. Khi chưa bật chuyển mạch nguồn cung cấp, đặt các núm chức năng điều khiển độ hội tụ [focus], cường độ chùm tia [intensity] và điều khiển hệ số khuếch đại [V/div] ở vị trí thấp nhất (tận cùng bên trái), và các chức năng điều khiển vị trí dọc và ngang ở vị trí gần điểm giữa.
2. Tiếp theo là bật chuyển mạch nguồn cung cấp chính của máy hiện sóng.
3. Sau khoảng thời gian khởi động của máy hiện sóng để cho cathode cần phải được đốt nóng hoàn toàn, tạo ra cường độ chùm tia yêu cầu.

4. Điều chỉnh chức năng điều khiển cường độ chùm tia để có vệt sáng rõ ràng xuất hiện trên màn hình. Điều chỉnh chức năng điều khiển vị trí dọc và ngang nếu cần. (Đôi khi hệ số khuếch đại ngang có thể biểu hiện thành vệt sáng nếu điểm sáng bắt đầu ngoài khung màn hình). Khi điểm sáng có thể nhìn thấy, di chuyển điểm sáng vào trung tâm và điều chỉnh độ hội tụ, độ nhòe để làm cho điểm sáng gọn. Chức năng điều khiển cường độ tia cần phải được điều chỉnh để điểm sáng không quá chói, hoặc không quá mờ.
5. Đặt chế độ quét theo vị trí quét trong [Int.], và điều chỉnh hệ số khuếch đại ngang để mở rộng điểm sáng thành đường sáng đầy đủ ngang trên màn hình.
6. Kiểm tra sự di chuyển theo chiều dọc của đường sáng ngang. Mạch khuếch đại dọc định chuẩn có sẵn trong thiết bị đo.
7. Đặt đầu que đo vào hệ thống cần đo. Chuyển mạch nguồn của hệ thống cần đo bật [ON].
8. Điều chỉnh chức năng điều khiển hệ số khuếch đại dọc để có độ cao của dạng sóng yêu cầu trên màn hình.
9. Điều chỉnh dao động quét (góc thời gian) để có số chu kỳ cần thiết trên màn hình. Đối với máy hiện sóng đã được kích khởi, chu kỳ cần phải ổn định.
10. Khảo sát dạng sóng, đo biên độ và kiểm tra đặc tính của tín hiệu.
11. Để có các mẫu hình Lissajous, đưa tín hiệu ngoài được cung cấp từ máy tạo sóng đến đầu vào quét ngoài, dùng cho phép đo tần số và pha.












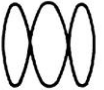








d) Các phép đo với máy hiện sóng.

Đo điện áp của tín hiệu vào Giá trị đỉnh - đỉnh của điện áp được đo bằng cách đếm số vạch chia theo chiều dọc giữa hai đỉnh. Chẳng hạn, nếu biên độ đỉnh - đỉnh của dạng sóng chiếm 4 vạch chia trên thang độ nhạy 500mV/div, thì trị số đỉnh - đỉnh là $500\text{mV/div} \times 4\text{div} = 2\text{V}$, vậy biên độ đỉnh là 1V.

Đo khoảng thời gian của chu kỳ Chu kỳ của tín hiệu đo được bằng cách tính số chu kỳ trên bộ góc thời gian. Giá trị góc thời gian có trong một chu kỳ sẽ là chu kỳ của tín hiệu. Ví dụ, trên thang đo $50\mu\text{s/div}$, có 2 chu kỳ tín hiệu chiếm 4 vạch chia, thì số vạch chia chiếm bởi một chu kỳ là 2 vạch chia, nên chu kỳ tín hiệu là $100\mu\text{s}$. Tính nghịch đảo của chu kỳ sẽ cho tần số của tín hiệu, trong ví dụ sẽ tính được là $1/100\mu\text{s} = 10\text{kHz}$.

Đo tần số theo mẫu hình Lissajous Đo tần số tín hiệu theo mẫu hình Lissajous thực hiện bằng cách đưa tín hiệu có tần số cần đo vào đầu vào dọc, và nối tín hiệu có tần số đã biết vào đầu vào quét ngoài, sẽ thu được các mẫu hình khác nhau trên màn hình tùy thuộc vào tỷ số của hai tần

số và độ lệch pha của hai tín hiệu. Các mẫu hình Lissajous như ở hình 2.11.

	0°	45°	90°	135°	180°
$\frac{f_x}{f_y} = \frac{1}{1}$					
$\frac{f_x}{f_y} = \frac{1}{2}$					
$\frac{f_x}{f_y} = \frac{1}{3}$					
$\frac{f_x}{f_y} = \frac{2}{3}$					

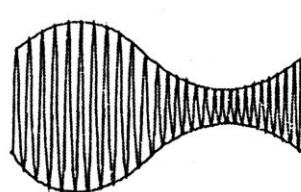
Hình 2.11: Các mẫu hình Lissajous

Khi hai tần số bằng nhau, độ lệch pha bằng 0° sẽ tạo ra một đường thẳng nghiêng 45° so với đường ngang; với độ lệch pha 180° , đường thẳng sẽ tạo một góc bằng 135° so với đường ngang. Khi độ lệch pha là 90° , sẽ tạo ra một đường tròn. Đối với các độ lệch pha bất kỳ khác sẽ tạo ra các hình ellipse.

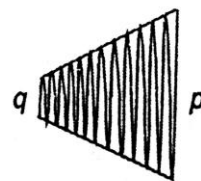
Khi hai tần số tín hiệu không bằng nhau, thì tỷ số của tần số chưa biết (f_v) đối với tần số đã biết (đọc tần số trên máy tạo sóng) (f_h) sẽ được xác định bằng tỷ số của số lượng các vòng theo đường ngang đối với số lượng các vòng theo đường dọc.

Đo chỉ số điều chế của tín hiệu AM Khi tín hiệu điều chế được áp đặt làm tín hiệu quét ngoài, và tín hiệu đã được điều chế làm tín hiệu dọc (Y) như thể hiện ở hình 2.12a. Mẫu hình sẽ được hiển thị như ở hình 2.12b. Chỉ số điều chế sẽ được tính bằng $(p - q)/(p + q)$.

Đo độ méo của xung Xung vào và xung ra có thể được hiển thị trên máy hiện sóng hai vết. Độ võng hoặc độ vượt quá của phần nằm ngang, và độ tăng hay độ giảm của các cạnh xung có thể quan sát trên màn hình. Thời gian tăng (ứng với mức thay đổi từ 10% đến 90% biên độ xung) và



(a) Tín hiệu vào



(b) Tín hiệu hiển thị

Hình 2.12: (a) Tín hiệu đã được điều chế (b) Hiển thị mẫu của chỉ số điều chế.

khoảng thời gian giảm (ứng với mức thay đổi từ 90% đến 10% biên độ xung) có thể đo được trên mẫu xung. Độ rộng của xung sẽ được đo trong khoảng từ mức 50% của cạnh tăng đến mức 50% của cạnh giảm.

e) Các điểm lưu ý khi sử dụng máy hiện sóng.

1. Nối vỏ máy hiện sóng với đất.
 2. Cường độ chùm tia điện tử cần phải giữ ở mức thấp có thể quan sát thuận lợi. Điểm sáng không được để lâu tại một vị trí trên màn hình. Trong trường hợp cần phải giữ do một lý do nào đó, thì hãy để ở mức cường độ thấp.
 3. Nên bắt đầu phép đo với mức độ nhạy nhỏ nhất ở mạch khuếch đại dọc và tăng dần cho đến khi đạt được mức thiết lập thích hợp.
 4. Định chuẩn độ lệch dọc trước khi thực hiện các phép đo. Có sẵn nguồn điện áp trong máy hiện sóng cho việc định chuẩn.
 5. Sử dụng que đo phù hợp khi thực hiện phép đo trên các tín hiệu tần số cao, hay khi tín hiệu vào quá lớn.
 6. Khi tháo máy hiện sóng để sửa chữa, hãy cẩn thận có điện áp rất cao khoảng vài kilovolt. Ngay cả trong trạng thái ngắt chuyển mạch nguồn điện lưới, các tụ lọc có điện áp cao có thể gây nguy hiểm cho người sử dụng, do vậy tụ cần phải được xả khi tiến hành công việc trên máy hiện sóng ở trạng thái cắt nguồn.
 7. Phải cẩn thận khi sử dụng ống tia, hư hỏng ngẫu nhiên bất kỳ sẽ dẫn đến hỏng màn hình.
 8. Màn hình phát quang có thể phát xạ tia - x nhẹ, khi cần thay thế nên mua CRT tiêu chuẩn từ nhà sản xuất có uy tín.
-

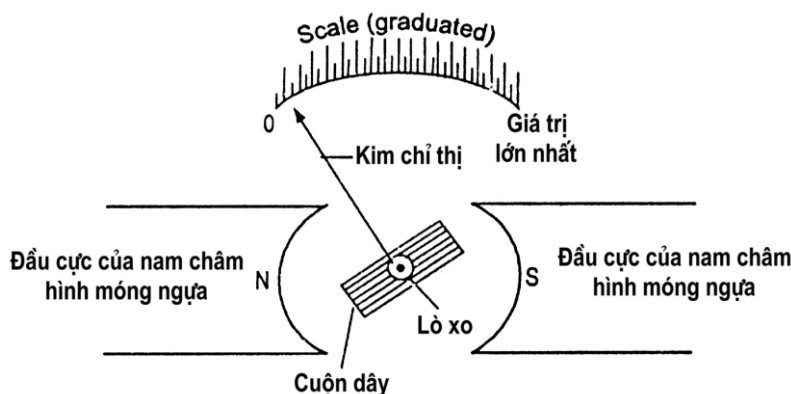
CHƯƠNG 3: THIẾT BỊ ĐO ĐIỆN TỬ NHIỀU CHỨC NĂNG & CHUYÊN DỤNG

Thiết bị đo điện tử được giới thiệu trong chương này là thiết bị cơ bản, rất cần thiết trong việc chế tạo, sửa chữa, đo thử các cấu kiện, mạch điện tử và hệ thống điện tử. Sẽ rất bất lợi nếu không có các thiết bị đo để đo thử mạch, đo giá trị của các thông số. Các mục sau mô tả nguyên lý cơ bản và ứng dụng của một số thiết bị đo thông dụng. Các thiết bị đo thử BJT và thiết bị vẽ đặc tuyến BJT sẽ được giải thích ở mục 4.1, thiết bị đo thử IC tuyến tính và IC số sẽ được mô tả ở chương 4.4 và 4.5 tương ứng. Các chỉ tiêu kỹ thuật của một số thiết bị đo giới thiệu ở phần phụ lục I.

3.1 ĐỒNG HỒ ĐO KIỂU TỪ - ĐIỆN

a) Nguyên lý hoạt động của cơ cấu đo kiểu từ - điện

Đồng hồ đo tương tự thường dùng trong đo lường điện – điện tử trước đây, sử dụng cơ cấu cuộn dây di chuyển trong từ trường của nam châm vĩnh cửu (PMMC), còn gọi là cơ cấu D'Arsonval, tức là cơ cấu đo kiểu từ - điện. Về cơ bản, đồng hồ đo kiểu từ - điện là đồng hồ đo dòng một chiều (*dc*), tạo nên bởi các thành phần khác nhau như ở hình 3.1, với ba bộ phận chính là: (i) bộ phận tạo ra lực làm lệch, (ii) bộ phận điều khiển, và (iii) bộ phận làm nhụt.



Hình 3.1: Cơ cấu đo từ - điện.

Bộ phận tạo lực làm lệch trong các đồng hồ từ - điện là tương tác giữa từ trường và dòng điện như trong động cơ điện một chiều. Khi cuộn dây mang dòng được đặt trong từ trường, sẽ tạo ra mô men xoắn bằng $B \times A \times N \times I$ (Newton-mét), trong đó B là mật độ từ thông tính theo Wb/m^2 , A là tiết diện của cuộn dây tính theo m^2 , N là số vòng dây trong cuộn dây, và I là dòng điện tính theo ampere. Mô men sẽ làm cho cuộn dây xoay. Dòng điện cao hơn, sẽ cho mô men quay lớn hơn. Kim được gắn trên cuộn dây, sẽ di chuyển trên thang đo. Cuộn dây quấn trên một khung nhôm nhẹ và được lắp trên trục thẳng, để khung dây có thể xoay tự do trong từ trường đều do

mô men quay.

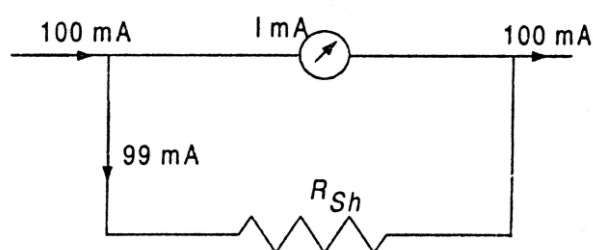
Từ trường đều và mạnh sẽ được tạo ra bởi nam châm hình móng ngựa làm bằng vật liệu từ tính.

Bộ phận điều khiển bao gồm lò xo được gắn vào cuộn dây động, cản lại lực làm lệch, nên sẽ bằng $k \times q$, trong đó k là hệ số lò xo (tùy thuộc vào các kích thước và độ mềm dẻo của lò xo), còn q là góc làm lệch tính theo độ. Khi lực điều khiển bằng với mô men xoắn, kim chỉ thị sẽ dừng tại giá trị cần đo. Khi dòng điện dừng chảy trong cuộn dây, lực xoắn bằng 0, lò xo sẽ bắt đầu phục hồi lại và sẽ đưa kim chỉ thị về vị trí mức dòng bằng 0.

Bộ phận làm nhụt gồm các bộ tạo dòng xoáy không khí, có vai trò ổn định kim chỉ thị tại vị trí chỉ thị.

b) Đồng hồ đo dòng điện bằng cơ cấu từ - điện

Đồng hồ đo kiểu từ - điện về cơ bản là đồng hồ đo dòng một chiều (*dc*), được chế tạo để cho độ lệch toàn thang tại các giá trị dòng thấp, 1mA hoặc thấp hơn ($50\mu A$). Tuy nhiên, cơ cấu đo có thể dùng để đo các mức dòng cao bằng cách sử dụng các điện trở có trị số thấp mắc song song



Hình 3.2: Đồng hồ đo dòng điện.

với cuộn dây động gọi là các điện trở shunt. Giả sử ta muốn đo dòng 100mA bằng đồng hồ đo có độ lệch toàn thang là 1mA, thì điện trở shunt phải có trị số sao cho mức dòng 99mA chảy qua shunt và chỉ 1mA chảy qua cuộn dây động, như thể hiện ở mạch hình 3.2.

Trị số điện trở của shunt có thể tính từ phương trình (3.1).

$$I_M = \frac{I_T \times R_{Sh}}{R_M + R_{Sh}} \text{ hay } R_{Sh} = \frac{I_M \times R_M}{I_T - I_M} \quad (3.1)$$

Trong đó, I_T là dòng toàn bộ, I_M là dòng được phép chảy qua cơ cấu đo, R_M là điện trở của cơ cấu đo, và R_{Sh} là giá trị điện trở của shunt. Ví dụ 3.1, cho cách tính điện trở shunt.

Ví dụ 3.1: Điện trở của cơ cấu đo là 1000Ω và dòng có thể chảy qua cơ cấu đo lớn nhất là 1mA. Giá trị của R_{Sh} là bao nhiêu để cho phép đồng hồ đo chỉ thị 100mA? Nếu sử dụng cùng cơ cấu đo để đo dòng 1A, thì shunt của đồng hồ cần phải có là bao nhiêu?

$$R_{Sh} = \frac{I_M \times R_M}{I_T - I_M} = \frac{1 \times 1000}{100 - 1} = \frac{1000}{99} = 10,1\Omega$$

Cơ cấu đo có thể định chuẩn để chỉ thị mức dòng 100mA thay cho 1mA khi mắc shunt $10,1\Omega$ vào mạch đo.

Tương tự, để đo mức dòng 1A, cần phải có shunt vào khoảng 1Ω bằng cách tính như sau:

$$R_{sh} = \frac{I_M \times R_M}{I_T - I_M} = \frac{1 \times 1000}{1000 - 1} = \frac{1000}{999} = 1\Omega$$

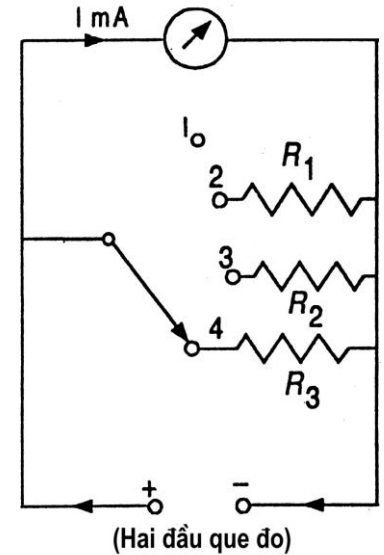
Đồng hồ đo có thể có các thang đo dòng khác bằng chuyển mạch đến các điện trở shunt khác nhau như ở hình 3.3.

Vị trí để trống bên trái của chuyển mạch là thang đo nhỏ nhất (từ 0 đến 1mA) khi không mắc shunt vào phép đo. Các vị trí chuyển mạch 2, 3, và 4 sẽ đặt điện trở R_1 , R_2 , và R_3 mắc song song với cơ cấu đo để cho các thang cao hơn tương ứng.

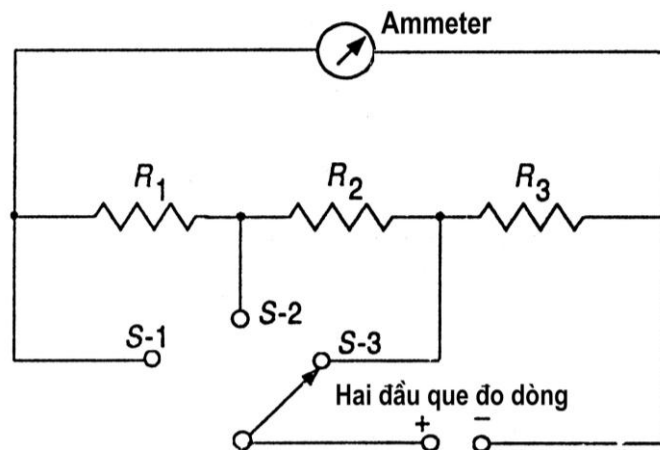
Theo phương pháp trên, cơ cấu đo vẫn giữ nguyên không có shunt ở vị trí thang đo thấp nhất. Phương pháp đo dòng khác là phương pháp shunt vạn năng hay shunt Aryton.

Shunt vạn năng [shunt Aryton]

Shunt vạn năng gồm hàng loạt điện trở được mắc song song với cơ cấu đo thông qua các vị trí của chuyển mạch thang đo, như ở hình 3.4. Ở vị trí S-1 của chuyển mạch, shunt của đồng hồ là $R_1 + R_2 + R_3$. Ở vị trí S-2, shunt $R_2 + R_3$ và R_1 sẽ trở thành mắc nối tiếp với cơ cấu đo. Ở vị trí S-3, R_3 sẽ song song còn $R_1 + R_2$ trở nên mắc nối tiếp với cơ cấu đo. Vậy shunt Aryton sẽ hoạt động theo hai cách. Thứ nhất, dùng để rẽ mạch dòng; thứ hai sẽ làm giảm độ nhạy của cơ cấu đo bằng điện trở mắc nối tiếp với cơ cấu đo.



Hình 3.3: Ammeter nhiều thang đo



Hình 3.4: Shunt đa năng hay shunt Aryton.

c) Đồng hồ đo điện áp bằng cơ cấu đo từ - điện

Đồng hồ đo dòng bằng cơ cấu đo từ - điện cũng có thể sử dụng làm đồng hồ đo áp [Voltmeter] bằng cách mắc nối tiếp một điện trở lớn cộng với điện trở của cơ cấu đo. Giá trị của điện trở nối tiếp có giá trị lớn để đảm bảo chỉ mức dòng chấp nhận được chảy qua cơ cấu đo. Nếu mức dòng

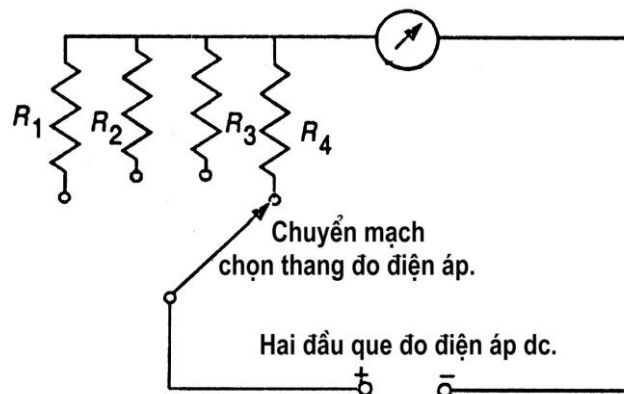
của cơ cấu đo là I_M và điện áp cần đo là V_{me} Volt, giá trị của điện trở toàn bộ R (bằng điện trở mắc nối tiếp + điện trở của cơ cấu đo) sẽ được tính bằng phương trình (3.2).

$$\frac{V_{me}}{R} = I_M \quad (3.2)$$

Ví dụ 3.2: Cơ cấu đo từ - điện dùng để đo 100V trên một mạch điện, nếu mức dòng chảy qua cơ cấu đo là 1mA, xác định trị số điện trở mắc nối tiếp. Điện trở của cơ cấu đo là 1000Ω.

$$\frac{V_{me}}{R} = I_M = \frac{100V}{R} = 1mA, \text{ vậy } R = 100k\Omega, \text{ nên điện trở nối tiếp} = 100k\Omega - 1k\Omega = 99k\Omega.$$

Khi nhiều điện trở mắc nối tiếp, có thể chọn bằng một chuyển mạch được kết nối để thiết bị đo trở thành một voltmeter nhiều thang đo, như ở hình 3.5.

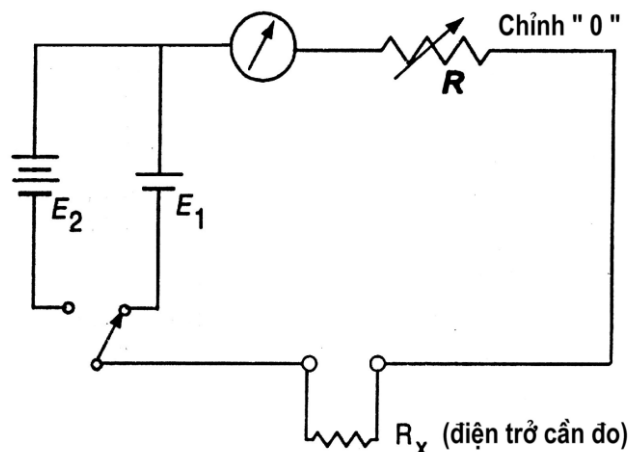


Hình 3.5: Voltmeter tương tự nhiều thang đo.

d) Đồng hồ đo điện trở bằng cơ cấu đo từ - điện

Sử dụng nguồn pin trong (pin khô), cơ cấu đo từ - điện có thể dùng làm đồng hồ đo điện trở [ohmmeter] để đo các điện trở chưa biết trị số như mạch ở hình 3.6.

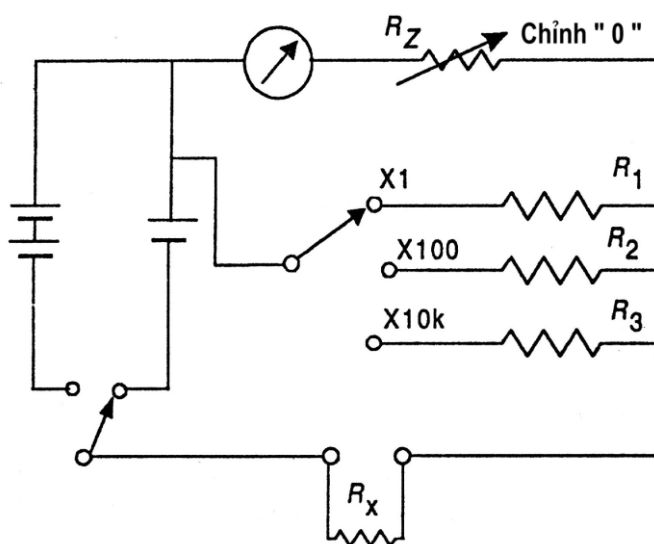
Dòng chảy qua cơ cấu đo sẽ chảy qua điện trở cần đo (R_X). Giá trị của dòng điện là độ lệch của kim chỉ thị của cơ cấu đo sẽ tùy thuộc vào trị số của điện trở chưa biết. Thang đo của ohmmeter



Hình 3.6: Mạch Ohmmeter cơ bản.

có thể định chuẩn và khắc độ theo ohm (Ω). Nếu điện trở quá lớn, nguồn pin có thể không cung cấp đủ do dòng sẽ quá nhỏ, nên cần phải có nguồn dự phòng bằng pin lớn hơn ($E_2 > E_1$) thực hiện thông qua chuyển mạch. Biến trở R phải được hiệu chỉnh để đảm bảo rằng khi điện trở chưa biết bằng 0 (tức là hai đầu que đo được ngắn mạch với nhau), cơ cấu đo phải chỉ thị mức điện trở bằng 0 (độ lệch toàn bộ). Thang điện trở sẽ thể hiện điện trở bằng 0 tại độ lệch đầy thang do điện trở bằng 0 nghĩa là mức dòng lớn nhất chảy qua cơ cấu đo. Điện trở vô cùng nghĩa là không có dòng điện, và đó là tận cùng bên trái của thang đo (vạch mức dòng bằng 0) phải được đánh dấu bằng ∞ trên thang đo điện trở. Các thang đo điện trở khác như thang 100Ω , thang $10k\Omega$, thang $10M\Omega$ sẽ có được bằng cách sử dụng các điện trở khác nhau nhờ chuyển mạch nhiều thang đo như ở hình 3.7.

Để đo ở thang đo điện trở thấp nhất, điện trở shunt phải là điện trở thấp nhất. Đối với các thang cao hơn, phải tăng trị số của các điện trở shunt. Theo hình 3.7, R_1 nhỏ hơn so với R_2 , và R_2 nhỏ



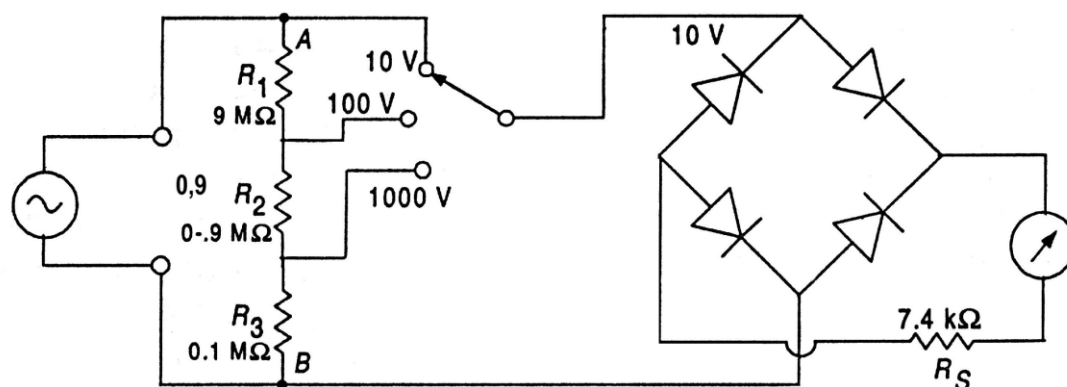
Hình 3.7: Ohmmeter nhiều thang đo.

hơn so với R_3 , v. v. . . R_Z là biến trở chỉnh 0. Nếu cơ cấu đo có độ lệch đầy thang là $1mA$, R_Z cần phải được điều chỉnh để mạch có dòng $1mA$ khi ngắn mạch hai đầu que đo với nhau (tức là khi $R_X = 0$).

e) Voltmet xoay chiều bằng cơ cấu đo từ - điện

Cơ cấu đo từ - điện về cơ bản là đồng hồ đo dc . Nếu đưa tín hiệu xoay chiều (ac) đến đồng hồ thì kim chỉ thị sẽ dao động xung quanh điểm 0 do quán tính. Nên để đo điện áp ac phải sử dụng mạch chỉnh lưu bằng diode. Diode sẽ chỉnh lưu điện áp ac , biến đổi điện áp ac thành xung đập mạch dc . Đồng hồ đo sẽ chỉ thị giá trị trung bình như điện áp dc . Đối với bộ chỉnh lưu bán kỳ, mức điện áp dc trung bình sẽ bằng với V_m/π (trong đó V_m là mức điện áp đỉnh của xung đập

mạch), còn đối với bộ chỉnh lưu toàn kỳ, mức điện áp dc trung bình là $2V_m/\pi$. Mặc dù kim chỉ thị của đồng hồ đo sẽ lệch tùy theo trị số trung bình, nhưng thang đo sẽ được định chuẩn để chỉ thị giá trị hiệu dụng (rms) của tín hiệu ac . (việc định chuẩn theo các mức tín hiệu vào sóng sin và do đó số chỉ thị sẽ không đúng giá trị hiệu dụng đối với các dạng sóng khác). Thường sử dụng mạch chỉnh lưu cầu để cho giá trị trung bình cao hơn, độ gợn thấp hơn, và không cần biến áp điểm giữa đắt tiền, như mạch ở hình 3.8.



Hình 3.8: Mạch dùng cơ cấu đo kiểu từ - điện để đo điện áp xoay chiều.

Các điện trở R_1 , R_2 , và R_3 có vai trò như mạch phân áp. Các diode của mạch chỉnh lưu cầu sẽ chỉnh lưu điện áp ac thành dc . Mức điện áp dc trung bình được tạo ra bằng 90% của trị số hiệu dụng (đối với bộ chỉnh lưu bán kỳ mức điện áp dc trung bình bằng 45% của giá trị hiệu dụng). Ở mạch chỉnh lưu cầu sử dụng các diode silicon, sụt áp trên hai diode là 1,4V. Mức điện áp thực sẽ được đặt ngang qua cơ cấu đo và điện trở nhân (R_S). Chẳng hạn, nếu R_1 , R_2 và R_3 ở mạch hình 3.8, là $9M\Omega$; $0,9M\Omega$; và $0,1M\Omega$ tương ứng, điện áp đưa đến mạch chỉnh lưu sẽ là $10V_{rms}$, nếu điện áp đặt vào (như được ghi tại các vị trí đầu cực của chuyển mạch) là 10V,; 100V; hay 1000V ngang qua mạch phân áp AB, thì trị số trung bình dc của điện áp chỉnh lưu sẽ là $2 \times 10V \times 1,4/\pi$ bằng 9V. Sau khi trừ sụt áp 1,4V trên các diode, điện áp dc thực ngang qua mạch cơ cấu đo sẽ là 7,6V nên cần phải có điện trở 7,6k Ω kể cả điện trở của cơ cấu đo (đối với cơ cấu đo 1mA). Vậy độ nhạy của voltmeter ac khi dùng mạch cầu là chỉ bằng 76% của độ nhạy của cơ cấu đo dc . (đối với mạch chỉnh lưu bán kỳ, độ nhạy sẽ giảm xuống hơn nữa đến mức 38%)

f) Đồng hồ đo dòng xoay chiều

Chức năng đo dòng ac chỉ có ở một số đồng hồ đo. Dòng điện cần đo chảy qua một điện trở cố định và đo sụt áp trên điện trở bằng voltmeter ac . Điện áp ac sẽ tỷ lệ với dòng khi điện trở có trị số không đổi. Để đo dòng ac , thường sử dụng mạch biến đổi dòng thành áp bằng IC op - amp. Trong một số đồng hồ đo giá thành cao sử dụng các bộ nhiệt ngẫu. Sụt áp dc ngang qua tiếp

giáp của nhiệt ngẫu sẽ tỷ lệ với hiệu ứng nhiệt tùy thuộc vào cường độ hiệu dụng của dòng điện. Do vậy, sẽ đo được giá trị *rms* của dòng điện bất kể dạng sóng của tín hiệu.

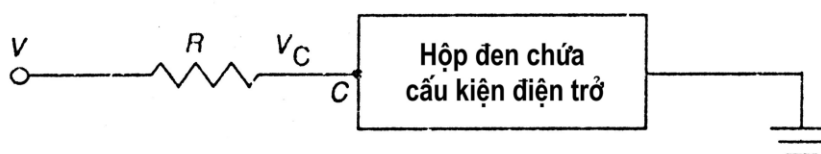
g) Đồng hồ đo đa năng

Khi cơ cấu đo từ - điện hợp thành các mạch thành ammeter nhiều thang đo, voltmeter nhiều thang đo, và ohmmeter nhiều thang đo, toàn bộ trong một thiết bị đo, thì thiết bị đo được gọi là đồng hồ đo đa năng. Đồng hồ đo đa năng cũng được gọi là đồng hồ đo AVO (Ampere Volt Ohm). Khi sử dụng đồng hồ đo đa năng để thực hiện các phép đo cần phải tuân theo các lưu ý sau:

1. Chọn chuyển mạch thông số đo đúng. Nếu muốn đo điện áp, đừng bao giờ để đồng hồ đo ở thang đo dòng điện.
2. Chọn đúng thang đo của một thông số đo. Nếu muốn đo giá trị được cho là 80V, không để đồng hồ ở thang đo 0 – 10V, mà để đồng hồ đo ở thang đo 0 – 100V.
3. Nếu không biết giá trị cần đo, thì hãy để đồng hồ đo ở thang đo cao nhất theo thông số đo, và sau đó giảm dần thang đo theo các nấc giảm dần cho đến khi xác định được thang đo thích hợp.
4. Thang đo được chọn cần phải có số chỉ thị gần với độ lệch đầy thang (fsd) ở mức có thể được đối với phép đo điện áp và dòng điện, và gần một nửa thang đo đối với phép đo điện trở, bởi vì đồng hồ đo sẽ cho sai số phép đo nhỏ nhất.
5. Nếu kim chỉ thị của đồng hồ đo không ở tại vị trí 0 ngay khi không có tín hiệu vào, thì phải hiệu chỉnh bằng bộ phận cơ khí (độ căng của lò xo cân bằng gắn trên khung dây), để có điều chỉnh 0 chính xác.
6. Khi đo điện trở, điều chỉnh biến trở chỉnh 0 để có độ lệch đầy thang (fsd) khi ngắn mạch hai đầu que đo với nhau.

h) Sử dụng đồng hồ đo đa năng để dò tìm hư hỏng.

Đồng hồ đo đa năng thường được sử dụng để đo điện trở, điện áp và dòng điện *dc*. Dĩ nhiên, đôi khi đồng hồ đo đa năng cũng có thể đo điện áp *ac*. Phần lớn các mạch hư hỏng có thể xác định được bằng phép đo điện áp *dc*. Chẳng hạn, trong mạch hình 3.9, nếu điện trở *R* hở mạch, thì



Hình 3.9: ảnh hưởng điện áp tại C khi có các cấu kiện hỏng.

điện áp V_C tại C sẽ bằng 0. Nếu cầu kiện (transistor) hở mạch, điện áp tại C sẽ bằng điện áp nguồn cung cấp. Nếu cầu kiện bị ngắn mạch, thì điện áp tại C sẽ bằng 0. Khi đo điện áp sẽ thể hiện một giá trị điện trở hở mạch nào đó, điện trở có thể được kiểm tra bằng chức năng đo điện trở của đồng hồ đo đa năng bằng cách ngắt kết nối một đầu điện trở ra khỏi mạch.

Chức năng đo điện trở có thể xác định tụ điện bị rò hay bị ngắn mạch, hoặc cuộn dây có bị hở mạch hay không. Cầu kiện bán dẫn có thể đo thử bằng cách đo điện trở ở các trạng thái phân cực ngược hay phân cực thuận của tiếp giáp bán dẫn. Sự thông mạch khi thực hiện dò mạch có thể kiểm tra bằng đồng hồ đo điện trở ở thang đo thấp nhất của ohmmeter.

Đồng hồ đo đa năng là dụng cụ đo thông thường, dùng trong các dịch vụ đo thử, sửa chữa do cách sử dụng đơn giản, cấu trúc chắc chắn, tương đối chính xác và không yêu cầu nguồn cung cấp ngoài, cũng như không ảnh hưởng bởi từ trường ký sinh.

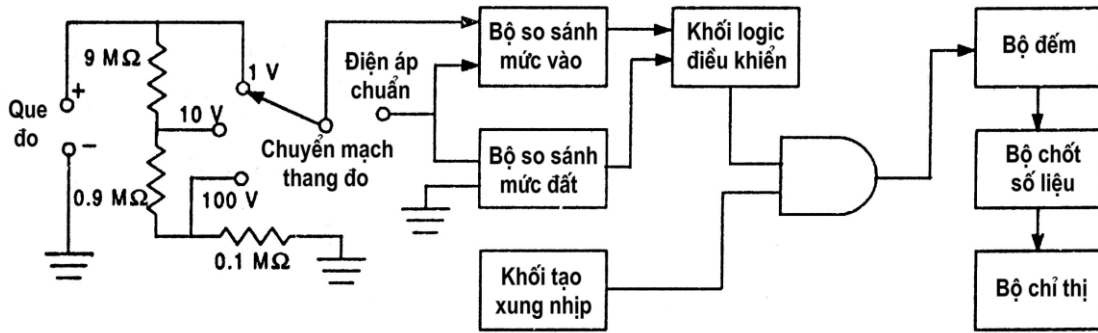
3.2 VOLTMETER SỐ (DVM)

Voltmeter số sử dụng nguyên lý của mạch số để đo điện áp tương tự. Voltmeter số có tất cả các ưu điểm của mạch điện tử số khi so với mạch điện tử tương tự.

a) Nguyên lý

Sau khi mạch suy giảm cho việc chọn thang đo; tín hiệu vào sẽ được chuyển đổi thành tín hiệu số bởi bộ biến đổi tương tự - số (ADC). Khối ADC có thể sử dụng kỹ thuật tích phân đơn sườn hay hai sườn dốc. Ở dạng cơ bản nhất, ADC sẽ so sánh tín hiệu vào với điện áp mẫu (các phương pháp nhận điện áp mẫu có thể khác nhau). Chỉ cần điện áp vào lớn hơn so với điện áp mẫu, thì tín hiệu ra của bộ so sánh sẽ cho mức logic 1, sẽ giữ cho cổng AND mở và các xung nhịp sẽ truyền qua cổng AND. Bộ đếm sẽ đếm các xung nhịp đó. Ngay khi điện áp vào trở nên bằng với điện áp mẫu, thì tín hiệu ra của bộ so sánh sẽ bằng 0. Cổng AND sẽ đóng và dừng việc đếm. Mức ra của bộ đếm sẽ được chốt và các LED hay tinh thể lỏng sẽ hiển thị giá trị đo. Hình 3.10, là mạch nguyên lý cơ bản cùng với chuyển mạch thang đo.

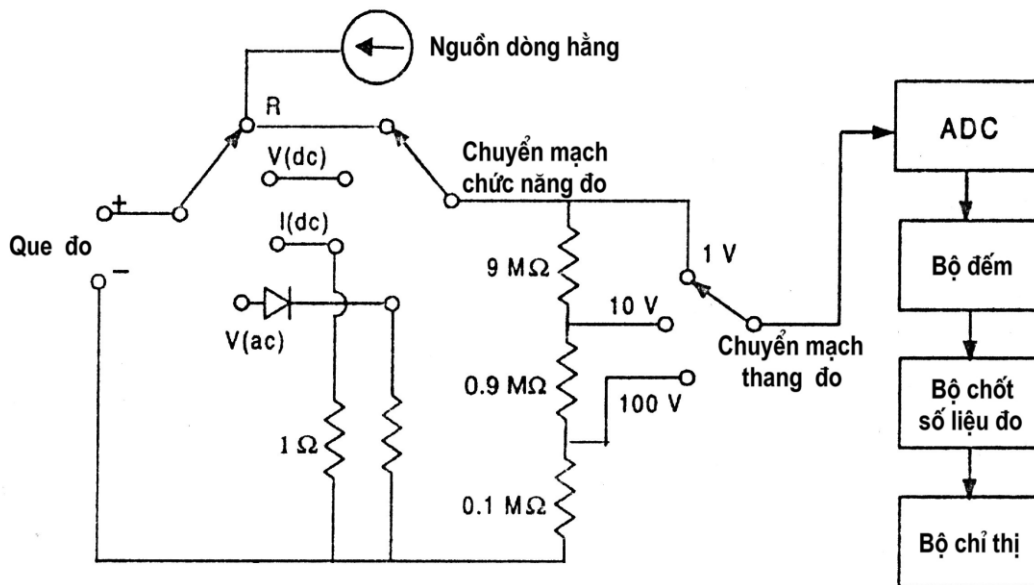
Chuyển mạch thang đo ở hình 3.10, sẽ chọn tín hiệu ra từ mạch phân áp. Các trị số của các điện trở phân áp có thể là $9M\Omega$, $0,9M\Omega$ và $0,1M\Omega$ để chọn ra 1V tại đầu vào của ADC cho các đầu vào 1, 10 và 100V của tín hiệu cần đo. Nếu tín hiệu cần đo là 100V, thì tín hiệu vào đưa đến bộ so sánh sẽ là $(100/10) \times (1/10)$ sẽ là 1V do mạch phân áp. Nếu tín hiệu cần đo là 10V, thì tín hiệu vào đưa đến bộ so sánh sẽ vẫn là 1V. Như vậy, bộ so sánh sẽ lấy V_{in} trong khoảng từ 0 đến 1V bất kể điện áp thực tế cần đo. Mức điện áp vào (từ 0 đến 1V) sẽ được biến đổi thành tín hiệu số mà sẽ được đếm và hiển thị.



Hình 3.10: Sơ đồ khối của Voltmeter số.

b) Đồng hồ đo số đa năng (DMM).

Về cơ bản, DMM là một voltmeter số. Tất cả các thông số khác điện áp, như điện trở, dòng điện, điện áp *ac* đều được biến đổi thành điện áp *dc* nhờ chuyển mạch chọn chức năng đo như ở hình 3.11. Sau đó phép đo điện áp *dc* sẽ cho giá trị của thông số cần đo.



Hình 3.11: Các bộ phận của đồng hồ số đa năng - DMM.

Để đo điện trở, thì điện trở phải được chuyển đổi thành điện áp *dc* bằng mức dòng chảy qua điện trở cần đo từ một nguồn dòng hằng. Nếu mức dòng hằng là 1mA, thì suy ra mức điện áp *dc* được tạo ra trên điện trở chưa biết sẽ tỷ lệ trực tiếp theo mV. Nếu điện trở chọn là 1kΩ, thì mức điện áp được tạo ra sẽ là 1V. Đối với phép đo dòng điện, dòng điện sẽ được biến đổi thành điện áp *dc* bằng cách cho dòng điện chảy qua một điện trở không đổi, chọn là 1Ω. Do vậy mức điện áp *dc* sụt trên điện trở sẽ bằng mức dòng điện (điện áp = dòng điện x 1Ω). Đối với phép đo điện áp *ac*, điện áp *ac* trước hết phải được chỉnh lưu và sau đó sẽ được xem như điện áp *dc* để có thể đo được.

Việc định chuẩn DMM sẽ được kiểm tra bằng phép đo điện trở 0Ω bằng cách ngắn mạch hai đầu que đo, khi đặt chức năng của đồng hồ đo ở vị trí chuyển mạch đo điện trở, hoặc có thể đo điện áp khi biết mức điện áp dc trên thang đo điện áp.

c) Ý nghĩa của chữ số bán phần và ba phần tư.

Bộ chỉ thị 3 - chữ số ở DVM cho thang đo từ 0 đến 1V sẽ chỉ các giá trị từ 0 đến 999mV. Bước mức tăng nhỏ nhất là 1mV. Việc bổ sung thêm một chữ số (0 đến 9 thành nhóm 4 bit) về thực chất sẽ làm tăng giá thành, nên biện pháp tiết kiệm nhất là có thể sử dụng chỉ một bit (0 hoặc 1). Bit bổ sung sẽ cho phép DVM chỉ thị các trị số lên đến 1999 thay cho 999, tức mở rộng thang đo lên gấp đôi. Khi chữ số thứ 4 có thể chỉ có giá trị 0 hoặc 1, thì thang đo được gọi là chữ số bán phần ($1/2$), nên gọi là đồng hồ đo $3\frac{1}{2}$ chữ số. Đồng hồ đo có $4\frac{1}{2}$ chữ số sẽ chỉ thị giá trị đo lên đến 19999mV.

Tương tự, bằng cách bổ sung hai bit 11, thì chữ số tận cùng bên trái có thể tạo ra là 3. Đồng hồ đo 3 - chữ số sẽ cho phép đọc 999 tiếp theo là 1999 hoặc 2999 hoặc 3999 (bằng cách sử dụng 01, 10, và 11 tương ứng), tức là tăng thang đo lớn nhất vào khoảng 4 lần. Việc bổ sung thang đo như vậy được gọi là đồng hồ đo $3\frac{3}{4}$ - chữ số. Đồng hồ đo $4\frac{3}{4}$ - chữ số sẽ cho số chỉ thị lên đến 39999. Với việc bổ sung $\frac{1}{2}$ - chữ số hoặc $\frac{3}{4}$ - chữ số sẽ làm cho độ chính xác tăng lên như được minh họa ở ví dụ 6.3.

Ví dụ 3.3: Các số chỉ thị 12,375V và 32,375V sẽ được hiển thị như thế nào ở các đồng hồ đo (a) có 3 - chữ số, (b) có $3\frac{1}{2}$ - chữ số, (c) có $4\frac{1}{2}$ - chữ số, và (d) có $4\frac{3}{4}$ - chữ số ?

(a) Đồng hồ đo có 3 - chữ số sẽ chỉ thị trên thang đo 99,9V, do đó kết quả đo là 12,375V và 32,375V sẽ đọc được là 12,3V và 32,3V tương ứng.

(b) Đồng hồ đo $3\frac{1}{2}$ - chữ số sẽ chỉ thị số 12,375V là 12,37V trên thang đo 19,99V và số đo 32,375V là 32,3V trên thang đo 099,9V.

(c) Đồng hồ đo $4\frac{1}{2}$ - chữ số sẽ chỉ thị số 12,375V là 12,375V trên thang đo 19,999V, nhưng đối với số đo 32,375V, thì đồng hồ đo $4\frac{1}{2}$ - chữ số sẽ chỉ thị là 32,37V trên thang đo 99,99V.

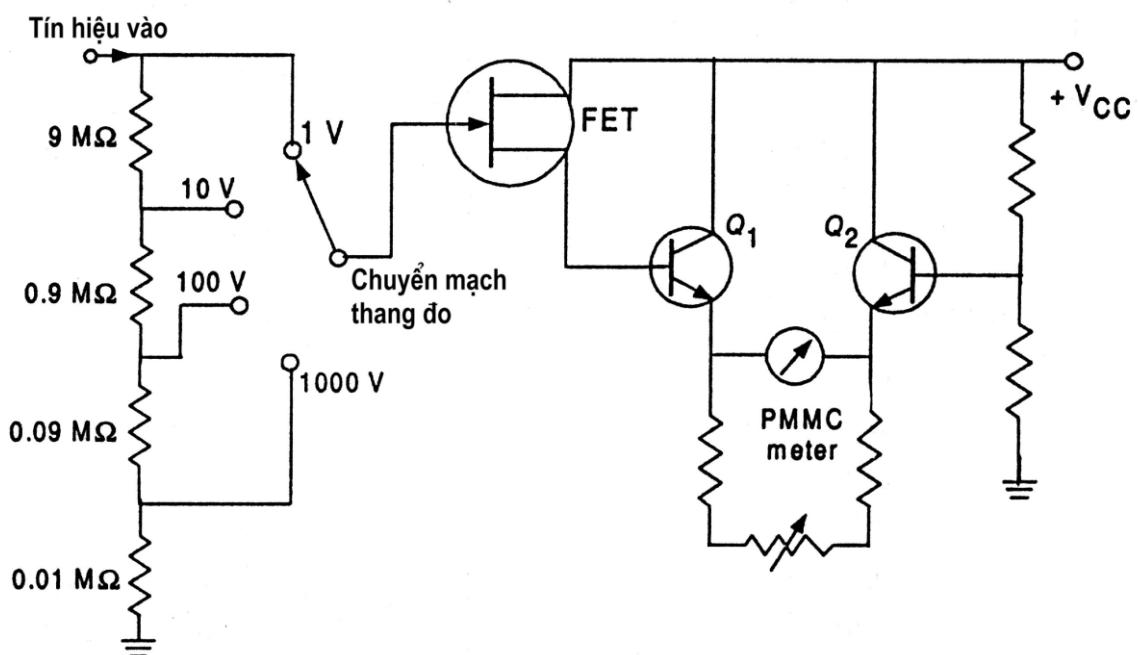
(d) Đồng hồ đo $4\frac{3}{4}$ - chữ số sẽ chỉ thị số 12,375V là 12,375V trên thang đo 19,999V, và đối với số đo 32,375V sẽ chỉ thị là 32,375V trên thang đo 39,999V.

3.3 VOLTMETER ĐIỆN TỬ

Voltmeter điện tử sử dụng mạch khuếch đại một chiều, hệ số khuếch đại của mạch khuếch đại sẽ cho phép sử dụng thiết bị đo để đo các điện áp ở dải millivolt và microvolt. Trước đây, các voltmeter điện tử được gọi là VTVM (vacuum tube voltmeter). Hiện nay thuật ngữ VTVM

vẫn được sử dụng mặc dù đèn chân không đã được thay thế bằng các transistor. Tên gọi mới của thiết bị đo là voltmeter điện tử (EVM) hay voltmeter bằng transistor (TVM).

Voltmeter điện tử có thể lắp theo các kiểu mạch khuếch đại khác nhau, chẳng hạn như mạch khuếch đại bằng transistor đơn hay mạch khuếch đại cân bằng, hoặc bằng op - amp. Mục đích cơ bản của việc sử dụng mạch khuếch đại *dc* là để có hệ số khuếch đại và điện trở vào cao (tức là có thể đo được các tín hiệu yếu), và để cách ly đồng hồ đo với mạch vào của thiết bị đo (tức là có thể sử dụng đồng hồ chắc chắn hơn và độ nhạy kém hơn). Voltmeter điện tử điển hình như mạch ở hình 3.12.



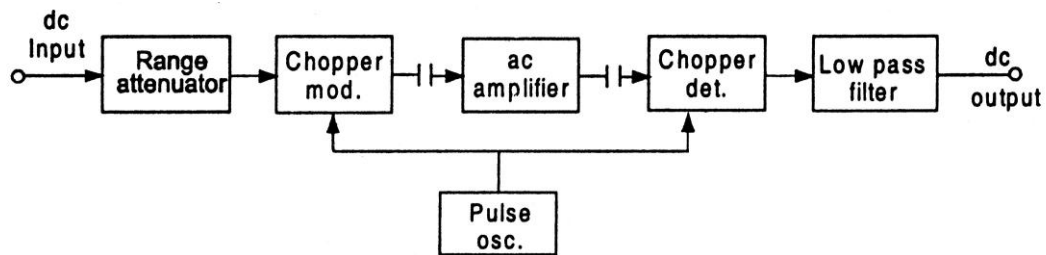
Hình 3.12: Mạch voltmeter điện tử.

EVM sử dụng mạch khuếch đại bằng FET làm tầng đầu. Cấu kiện bằng FET có trở kháng vào rất cao, nên sẽ không gây ra quá tải cho mạch cần đo, cho độ chính xác cao. Mạch phân áp được mắc để làm chuyển mạch thang đo, cho phép điều khiển các thang đo điện áp khác nhau. Các điện trở ở mạch hình 3.12, sẽ biến đổi mức vào là 1V, 10V, 100V và 1000V thành 1V tại cổng của FET. Các transistor Q_1 và Q_2 tạo thành mạch cầu. Cầu sẽ được cân bằng sao cho mặt chỉ thị của đồng hồ sẽ chỉ thị số đo bằng 0 khi tín hiệu vào bằng 0.

Khi sử dụng mạch khuếch đại thuật toán, nguồn điện áp hằng, khoảng 1V, sẽ cung cấp tín hiệu đưa đến đầu vào không đảo thông qua một biến trở được định chuẩn. Mức vào *dc* sẽ được giảm xuống đến 0 đối với 1V nhờ các mạch suy giảm thang đo, sẽ cung cấp tín hiệu đến đầu vào đảo. Đồng hồ đo mắc ở đầu ra để quan sát mức 0. Điện thế kế của điện áp mẫu sẽ được hiệu chỉnh để có mức 0 trên đồng hồ. Sau đó điện áp vào là cân bằng với điện áp chuẩn đã được chia thang,

chỉ thị trên mặt số của điện thế kế. Mặc dù, phương pháp cân bằng mức 0 có độ chính xác cao hơn, nhưng ở các thiết bị đo giá thấp, điện áp vào dc phải được chuyển đổi thành millivolt, khoảng 10mV, hệ số khuếch đại của op - amp được điều chỉnh đến mức 100 và sau đó mắc đồng hồ đo vào đầu ra để định chuẩn, cho phép chỉ thị trực tiếp mức điện áp vào.

Mạch khuếch đại dc hay bị trôi dòng ra (do nhiệt độ của tiếp giáp), do đó một số thiết bị đo sử dụng mạch ngắt quang để ngắt điện áp dc thành các xung, để có thể sử dụng mạch khuếch đại ac như mạch ở hình 3.13. Sau khi khuếch đại các xung sẽ được biến đổi thành một chiều và được đo bằng cách sử dụng mạch vi sai.



Hình 3.13: Sơ đồ khối của voltmeter điện tử sử dụng mạch ngắt quang (chopper).

a) Các ưu điểm của EVM

1. Trở kháng vào của EVM rất cao, nên ảnh hưởng do quá tải không đáng kể trên mạch cần đo thử. Do vậy, độ chính xác của phép đo cao.
2. Có thể đo điện áp ngay ở các mức microvolt nhờ sự khuếch đại tín hiệu đo. Ở kiểu cơ cấu đo từ - điện, đo mức điện áp dưới 100mV rất khó khăn.
3. Điện dung vào của voltmeter điện tử là rất nhỏ, vào khoảng vài picofarad. Do đó có thể đo được các mức điện áp tín hiệu tần số cao sau khi chỉnh lưu.
4. Đồng hồ có độ nhạy thấp, $1000\Omega/V$, và vì vậy rẽ tiền, thô, có thể sử dụng cho các phép đo.
5. Nguồn cung cấp cho mạch khuếch đại không lấy từ mạch cần đo, mà lấy từ V_{CC} .
6. Ở kiểu mạch cầu cân bằng (như thể hiện ở hình 3.12), ảnh hưởng của các thay đổi ở các thông số của FET và BJT là thấp nhất.
7. Độ dịch mức 0 trong quá trình hoạt động không xảy ra.

b) Nhược điểm của EVM

1. Nhược điểm chính là cần phải có khối nguồn cung cấp cho mạch khuếch đại, nên EVM có giá thành cao và kích thước lớn.
2. Mạch khuếch đại dc bị trôi mức tín hiệu ra.

c) Đồng hồ đo điện tử đa năng

Đồng hồ đo điện tử đa năng (EMM) về cơ bản là voltmeter một chiều, nhưng sẽ làm việc như

nhiều đồng hồ đo như chuyển mạch chức năng kết nối các thiết bị đo để biến đổi các thông số đo khác thành điện áp dc , như đã giải thích ở DMM.

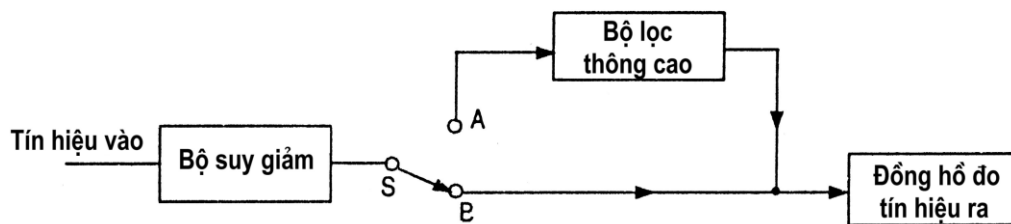
3.4 ĐỒNG HỒ ĐO HỆ SỐ MÉO DẠNG TÍN HIỆU

a) Nguyên lý

Đồng hồ đo hệ số méo dạng dùng để đo độ méo hài tổng có trong tín hiệu ra. Tần số cơ bản sẽ được triệt nhờ mạch lọc thông cao, mà tần số cắt của mạch lọc hơi cao hơn so với tần số cơ bản. Tín hiệu tần số cơ bản sẽ thoát xuống đất và các tần số cao hơn so với tần số cơ bản (hài bậc 2, hài bậc 3, v. v. . .) sẽ đưa đến voltmeter tạo ra mức điện áp do toàn bộ các hài có trong tín hiệu. Đồng hồ đo độ méo có thể là kiểu nhiệt ngẫu hoặc voltmeter điện tử. Sơ đồ khối của đồng hồ đo độ méo điển hình cho ở hình 3.14.

b) Thực hiện phép đo độ méo

Tín hiệu vào sẽ được cung cấp từ máy tạo sóng đưa đến bộ khuếch đại cần đo thử độ méo. Tín



Hình 3.14: Sơ đồ khối của đồng hồ đo hệ số méo tín hiệu.

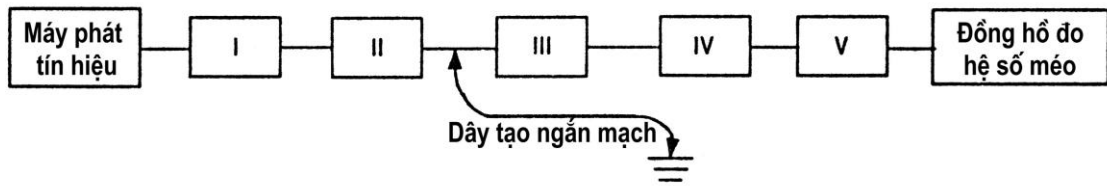
hiệu ra của bộ khuếch đại là tín hiệu vào của thiết bị đo. Khi chuyển mạch S đặt tại vị trí B, sẽ thu được toàn bộ tín hiệu ở đồng hồ đo đầu ra. Tín hiệu toàn bộ hoặc sẽ được điều chỉnh đến mức lệch đầy thang (fsd), hoặc mức cố định nào đó được ghi dấu trên mặt chỉ thị của đồng hồ nhờ mạch suy giảm. Tiếp theo, chuyển mạch đặt tại vị trí A, nên bộ lọc thông cao sẽ loại bỏ tín hiệu tần số cơ bản cho đến khi nhận được mức biên độ giảm ở mặt chỉ thị của đồng hồ. Mức chỉ thị đó là mức tổng trừ đi tần số cơ bản, tức là lượng các sóng hài. Đồng hồ đo sẽ được định chuẩn theo phần trăm của độ méo dạng mà có thể đọc trực tiếp trên vạch chia thấp nhất.

c) Sử dụng đồng hồ đo độ méo trong việc dò tìm hư hỏng

Có thể đo được độ méo xuất hiện trong thiết bị cần đo thử. Nguyên nhân gây méo dạng có thể được xác định bằng ngắn mạch lần lượt các tầng của thiết bị, như ở hình 3.15.

Chẳng hạn, nếu tầng III được làm ngắn mạch theo hình vẽ, và độ méo vẫn còn, tầng nào đó trong số các tầng III, hay IV, hoặc V là tầng gây méo dạng. Nếu méo dạng được loại bỏ, thì tầng I hoặc tầng II có thể bị hỏng. Toàn bộ các tầng có thể được đo thử theo phương pháp này để nhận diện tầng hỏng. Khi xác định được tầng hỏng theo phương pháp trên, ta có thể đo thử thêm

để biết nguyên nhân gây méo dạng và sửa chữa hư hỏng.



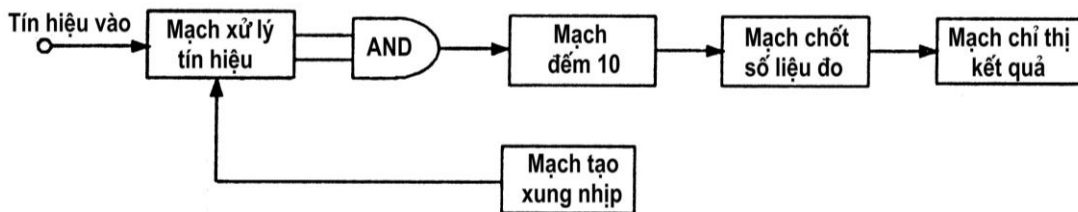
Hình 3.15: Sử dụng đồng hồ đo hệ số méo để xác định tầng hỏng.

3.5 BỘ ĐẾM TẦN SỐ

Bộ đếm tần là một thiết bị đo số có thể dùng để đo tần số, khoảng thời gian giữa hai tín hiệu, chu kỳ xung, tỷ số của hai tần số và có thể đếm số xung.

a) Nguyên lý hoạt động.

Ở kiểu đo cơ bản nhất đó là tín hiệu cần đo được đặt vào cổng AND, cổng chỉ mở trong khoảng thời gian cố định bằng một xung mở cổng. Xung ra của cổng AND sẽ được đưa đến bộ đếm 10 và chốt số liệu để sau đó đưa đến khối hiển thị như thể hiện theo sơ đồ khối ở hình 3.16.



Hình 3.16: Sơ đồ khối của bộ đếm tần.

Mạch xử lý tín hiệu gồm một khối khuếch đại và khối trigger Schmitt. Tín hiệu dạng sóng sin vào được khuếch đại và chuyển đổi thành các xung vuông để được đưa đến một đầu vào của cổng AND, đầu vào còn lại lấy xung định thời từ mạch tạo xung nhịp (khối gốc thời gian).

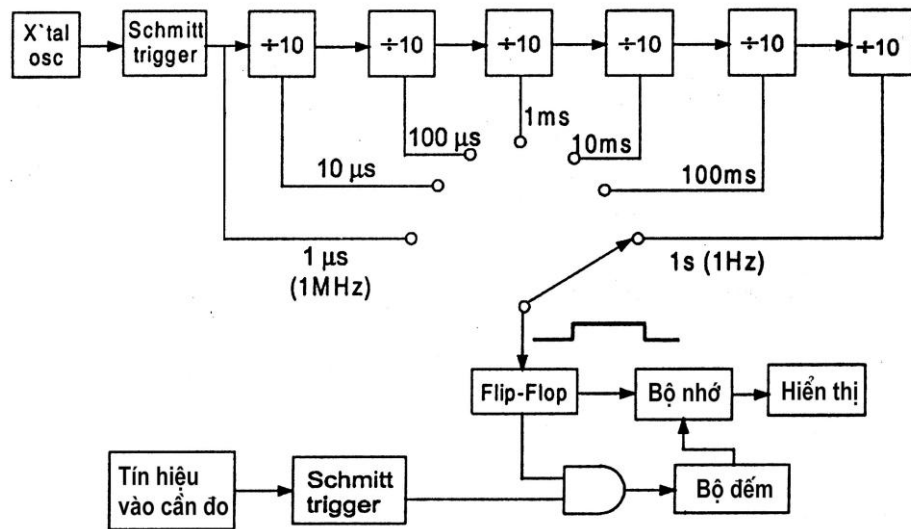
b) Các phép đo bằng bộ đếm tần.

Phép đo tần số: Cổng AND sẽ duy trì việc mở cổng theo chu kỳ của xung định thời, nên sẽ cho các xung tín hiệu cần đo tần số tại đầu ra của cổng AND trong khoảng thời gian mở cổng. Bộ đếm sẽ đếm các xung và số đếm sẽ được lưu trữ vào bộ nhớ cũng như được hiển thị. Xung định thời kích khởi bộ đếm tại thời điểm xuất hiện cạnh trước và dừng bộ đếm tại thời điểm xuất hiện cạnh sau của xung nhờ flip – flop. Tương tự, xung định thời cũng sẽ điều khiển bộ nhớ.

Nếu khoảng thời gian của xung định thời là 1 giây, bộ đếm mở cổng trong khoảng thời gian là 1 giây, bộ đếm cho số chu kỳ tín hiệu truyền qua cổng trong một giây, tức là đo trực tiếp tần số của tín hiệu.

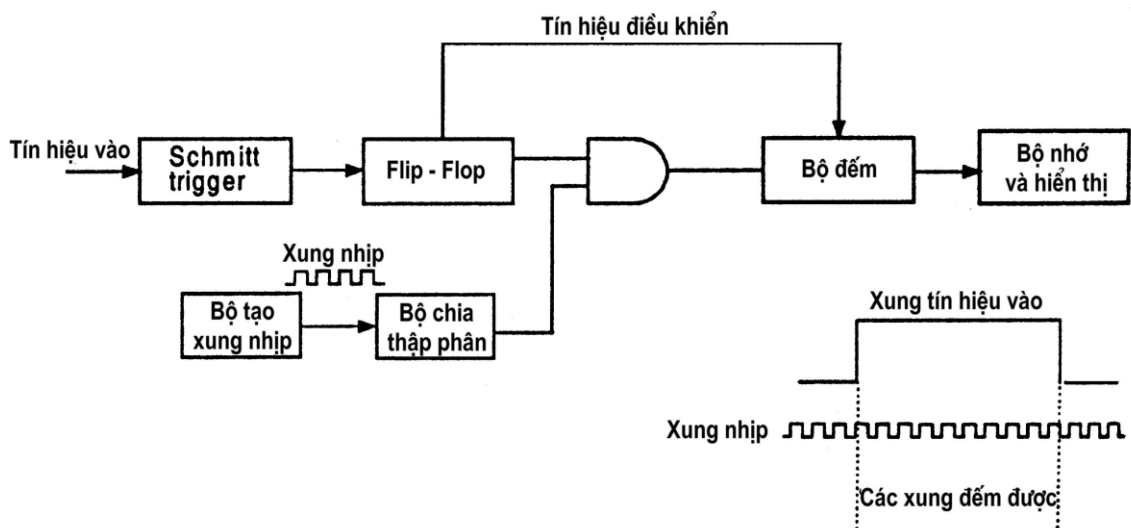
Đối với các tần số cao, sử dụng mạch chia 10 để tạo ra các xung định thời từ 1s đến 1ms tùy theo các vị trí đặt của chuyển mạch nhiều vị trí. Nếu có 1000 xung của tín hiệu cần đo truyền

qua cổng AND trong khoảng thời gian 1ms, thì tần số của tín hiệu là 1000MHz. Các bộ đếm không thể đếm các tần số quá cao (ở dải gigahertz), nên các tần số cao sẽ được đo bằng kỹ thuật ‘chia thang trước’, tức là tần số tín hiệu sẽ được chia 2, 4, 8, v. v. . . sao cho tần số sau khi chia thang trước phù hợp với thang đo của bộ đếm tần. Sơ đồ khối bộ đếm tần có mạch chia tần số xung nhịp (mạch chia gốc thời gian) như ở hình 3.17.



Hình 3.17: Sơ đồ khối của bộ đếm tần nhiều thang đo.

Đo chu kỳ: Để đo chu kỳ, xung tín hiệu vào có tác dụng như một xung định thời dùng để mở cổng truyền các xung nhịp qua cổng AND. Tín hiệu vào sẽ mở và đóng cổng AND, nên số đếm là số lượng xung nhịp đã được truyền qua cổng sẽ cho biết chu kỳ thời gian của xung tín hiệu cần đo. Sơ đồ khối của mạch đo chu kỳ như ở hình 3.18a và b.

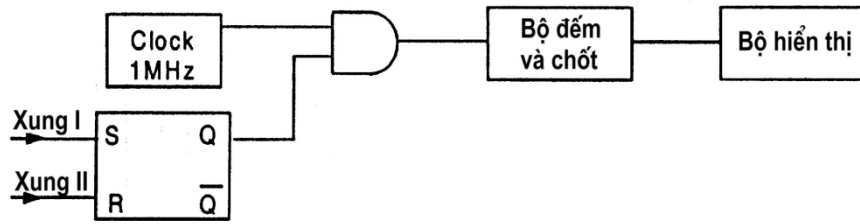


Hình 3.18: (a) Sơ đồ khối của mạch đo chu kỳ

(b) Hoạt động của cổng AND.

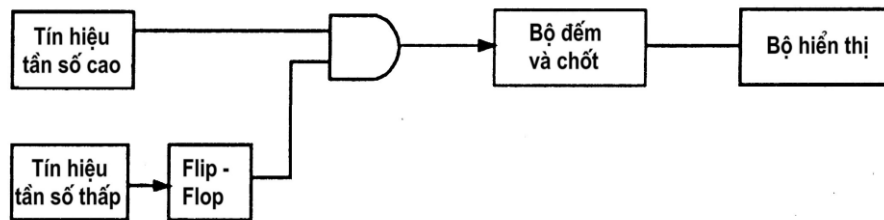
Đo khoảng thời gian giữa hai xung: Có thể đo khoảng thời gian giữa hai xung bằng cách sử dụng một tín hiệu để mở cổng và tín hiệu còn lại để đóng cổng AND. Tín hiệu xung nhịp dùng

để đo khoảng thời gian khi mở và đóng công. Phép đo được thể hiện ở hình 3.19. Xung 1 làm cho đầu vào $S = 1$ và $R = 0$, nên $Q = 1$, khi xung 2 xuất hiện làm cho $S = 0$ và $R = 1$, nên $Q = 0$.



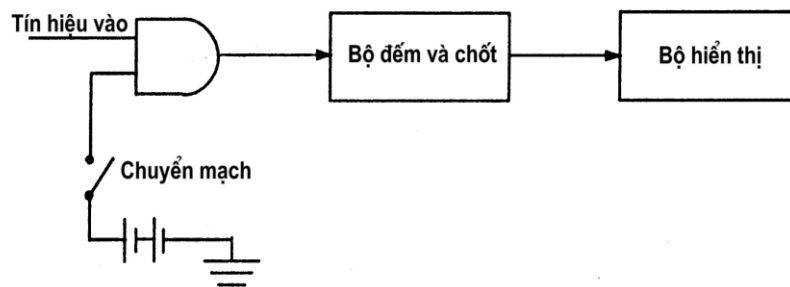
Hình 3.19: Phương pháp đo khoảng thời gian giữa hai xung.

Đo tỷ số tần số của hai tín hiệu: Nếu có hai tín hiệu, thì tín hiệu tần số thấp được sử dụng làm xung định thời, còn tín hiệu tần số cao sẽ được đếm trong khoảng thời gian của xung định thời. Phép đo cho biết tỷ số của hai tần số trên khối hiển thị như ở sơ đồ khối hình 3.20.



Hình 3.20: Phương pháp đo tỷ số của hai tần số.

Đếm xung: Mạch đơn giản như ở hình 3.21, sẽ cho biết là bộ đếm sẽ đếm tổng số xung truyền qua công trong suốt khoảng thời gian chuyển mạch giữ ở trạng thái kín mạch.



Hình 3.21: Phương pháp đếm tổng số xung.

c) Bộ đếm tần số đa năng.

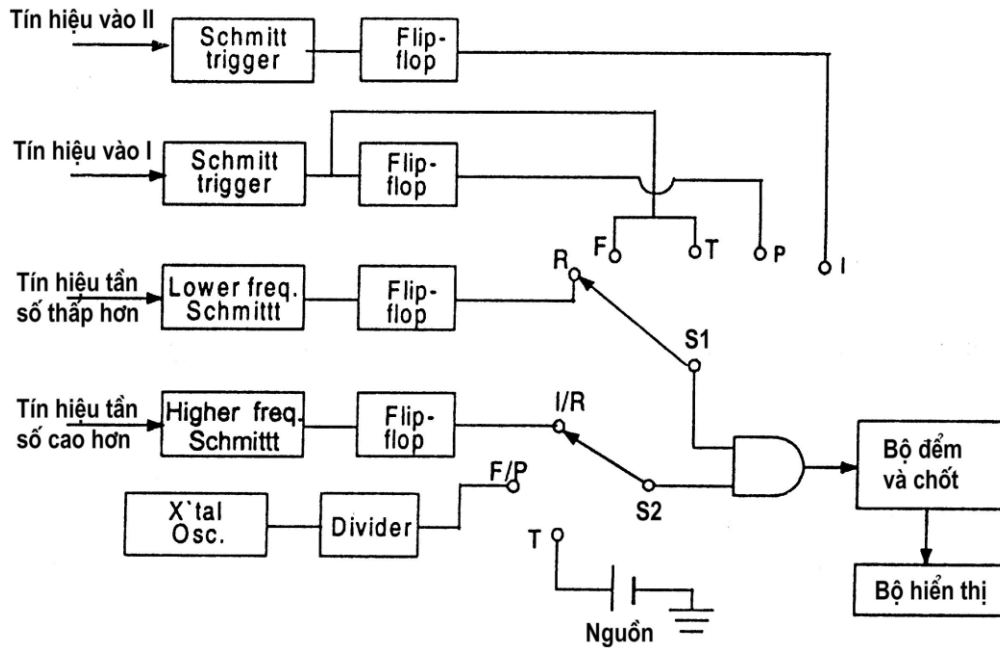
Bộ đếm tần số đa năng kết hợp tất cả các phép đo trong thiết bị đo đơn nhờ các vị trí đặt của mạch chuyển mạch. Mạch đo cơ bản theo các vị trí chuyển mạch như ở hình 3.22.

d) Các ưu điểm của bộ đếm tần số kiểu số.

Các ưu điểm của bộ đếm tần số kiểu số gồm:

1. Độ rõ cao (6 đến 8 digit)
2. Độ chính xác cao (do sự ổn định của mạch dao động bằng tinh thể)

3. Tốc độ đo cao.
4. Đồng hồ đo sẽ không đáp ứng đối với nhiễu và tạp âm mức thấp khi đặt mức kích khởi cao.
5. Dễ đọc số chỉ thị.



Hình 3.22: Sơ đồ khối của bộ đếm tần đa năng.

e) Sử dụng máy đếm tần số dò tìm trạng thái hỏng của thiết bị.

Tần số của các bộ tạo xung nhịp (trong máy tính), các bộ dao động nội (trong các máy thu) và các bộ dao động cao tần (RF) (trong các máy phát tín hiệu và trong các máy thu - phát), có thể được đo để kiểm tra nếu các tầng có hư hỏng. Máy tạo xung và máy tạo hàm có thể được kiểm tra để tìm sai hỏng bằng cách đo tần số, độ rộng xung và khoảng thời gian của các xung đã được tạo ra. Các điểm đo thử thường có sẵn trên bảng mạch của thiết bị điện tử để có thể lấy tín hiệu cần đo bằng đồng hồ đo tần số.

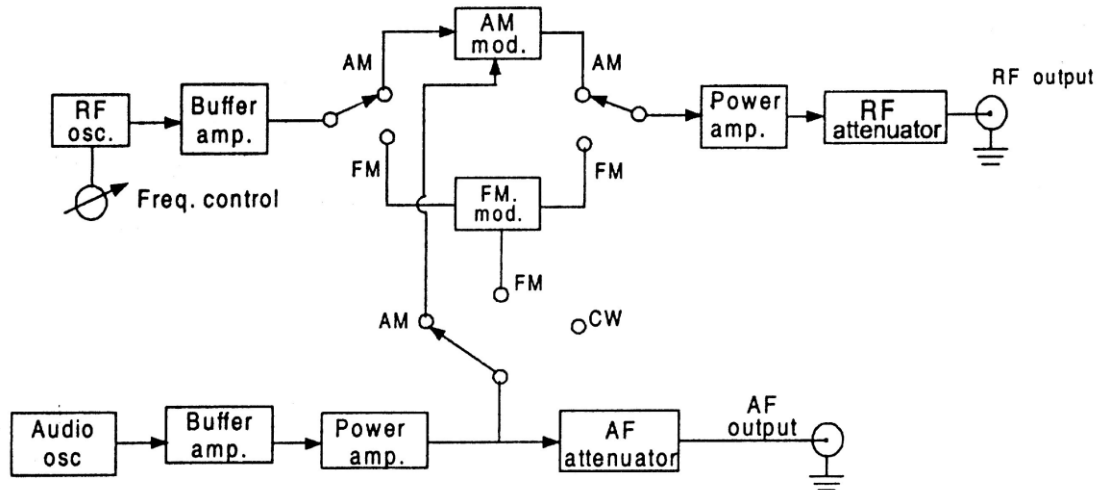
3.6 MÁY PHÁT TÍN HIỆU CAO TẦN (RF)

Máy phát tín hiệu cao tần sẽ tạo ra tín hiệu tần số radio dùng để điều chế tín hiệu cao tần với tín hiệu âm tần theo kiểu điều biên hay điều tần. Việc điều chế tín hiệu âm tần sẽ được tạo ra bởi thiết bị đo. Cũng có thể cung cấp tín hiệu điều chế ngoài. Sơ đồ khối của máy tạo tín hiệu RF như ở hình 3.23.

Bộ suy giảm sẽ được định chuẩn để cho mức suy giảm mỗi nấc là 20dB tương ứng với 1V. Tín hiệu âm tần cũng có thể lấy ra thông qua mạch suy giảm khác để kiểm tra các tầng âm tần.

a) Sử dụng máy phát tín hiệu RF

Máy phát tín hiệu RF phải được nối với máy thu cần đo thông qua cáp có bảo vệ chống nhiễu.



Hình 3.23: Sơ đồ khối của máy tạo tín hiệu RF.

Chọn băng tần và tần số dao động. Chọn kiểu điều chế và độ sâu điều chế. Bộ suy giảm đặt tại vị trí mức ra của phép đo yêu cầu. Đầu ra của máy tạo sóng phải được nối với đầu vào của thiết bị cần đo thử. Nối nguồn cung cấp và tiếp theo bật công tắc nguồn của máy phát tín hiệu [ON]. Máy thu được điều chỉnh để thu tín hiệu. Có thể mắc voltmeter điện tử (EVM), hay đồng hồ đo mức công suất âm tần tại đầu ra của máy thu. Nếu không có tín hiệu ra ở máy thu, thì mức ra của máy phát tín hiệu cần phải được tăng thêm, sao cho máy thu có thể nhận được tín hiệu ra không méo. Tất cả các phép đo thực hiện với mức ra ở mức không đổi và mức ra thay đổi của máy phát tín hiệu.

b) Sử dụng máy tạo tín hiệu trong việc chẩn đoán hỏng.

Máy tạo tín hiệu cao tần được sử dụng phổ biến để chẩn đoán tình trạng hỏng trong các máy thu. Tín hiệu phải được cung cấp đến máy thu và sử dụng máy hiện sóng để quan sát dạng sóng tín hiệu có ở đầu vào và đầu ra của các tầng khác nhau. Nếu một tầng thể hiện tín hiệu ra bình thường, thì tất cả các tầng trước tầng đó là bình thường và sai hỏng có thể ở tầng sau đó kế tiếp. Theo cách này có thể xác định tầng hỏng.

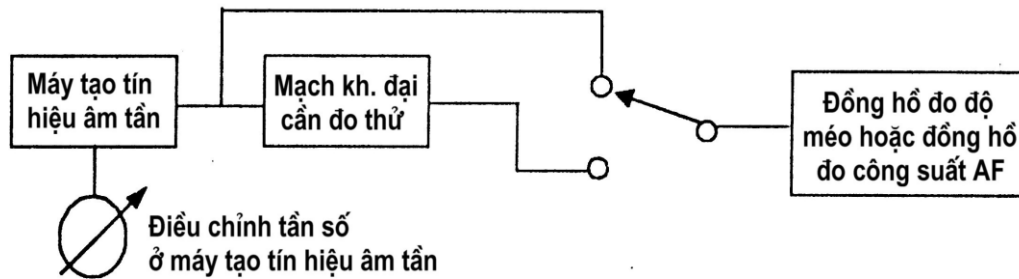
Máy tạo tín hiệu cũng cần cho việc cân chỉnh máy thu để tần số dao động nội và tần số tín hiệu RF là bằng nhau (cùng tần số) tại tất cả mức thiết lập trên núm tinh chỉnh trong băng tần. Thủ tục và trình tự cân chỉnh để đo các thông số của máy thu sẽ được giải thích ở mục 5.4, chương 5.

3.7 MÁY TẠO TÍN HIỆU ÂM TẦN.

Máy tạo tín hiệu âm tần bao gồm bộ dao động âm tần (thường sử dụng bộ dao động kiểu cầu Wien), bộ khuếch đại đệm và bộ khuếch đại công suất kết nối với bộ suy giảm định chuẩn như ở sơ đồ khối hình 3.24.

Sử dụng máy tạo sóng âm tần để chẩn đoán tình trạng hỏng trong các mạch khuếch đại.

Máy tạo tín hiệu âm tần dùng để cung cấp tín hiệu chuẩn, không nhiễu để đo thử hiệu suất và đo các thông số của mạch khuếch đại âm tần (như hệ số khuếch đại, độ rộng băng tần cũng như độ méo dạng). Cách thiết lập phép đo như ở hình 3.24. Trình tự các bước thực hiện phép đo như sau:

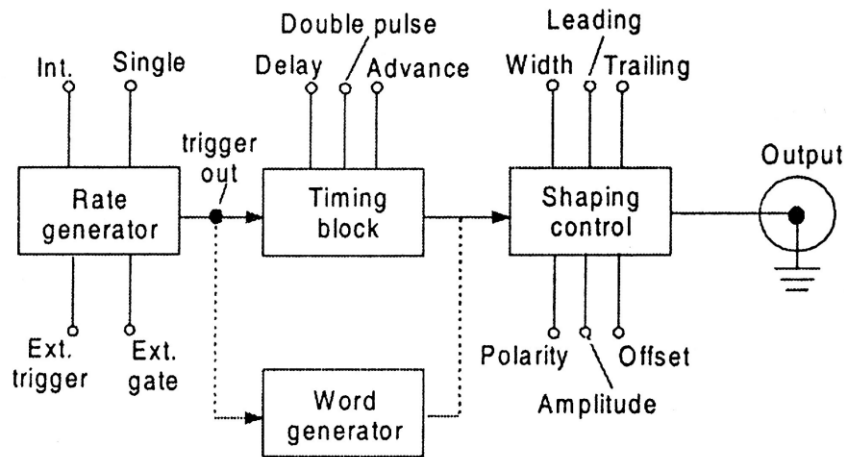


Hình 3.24: Thiết lập phép đo các thông số của mạch khuếch đại âm tần (AF).

1. Nối máy tạo tín hiệu âm tần với bộ khuếch đại. Mắc đồng hồ đo mức công suất âm tần tại đầu ra của bộ khuếch đại.
2. Điều chỉnh tần số của máy tạo tín hiệu ở mức 1000Hz, và điều chỉnh độ suy giảm của tín hiệu ra của máy tạo sóng ở mức mà bộ khuếch đại có thể cho tín hiệu ra không méo. Ghi nhận mức chỉ thị độ suy giảm là x_1 , và mức chỉ thị của đồng hồ đo công suất phát ra là w_1 .
3. Tiếp theo, mắc máy phát tín hiệu trực tiếp với đồng hồ đo công suất song song với bộ khuếch đại cần đo thử. Mức chỉ thị trên đồng hồ có thể giảm. Tăng dần mức công suất phát ra của máy tạo tín hiệu cho đến khi số chỉ thị của đồng hồ đo bằng trở lại trị số w_1 . Ghi nhận số chỉ thị mới của máy phát tín hiệu là x_2 . Tính tỷ số của hai số chỉ thị của máy phát tín hiệu x_2/x_1 , biểu diễn theo dB, sẽ cho hệ số khuếch đại của mạch khuếch đại.
4. Để đo độ rộng băng tần, hệ số khuếch đại của mạch khuếch đại phải được đo tại các tần số khác nhau, từ 20Hz đến 20kHz, và vẽ đặc tuyến giữa tần số (trên trục - x theo thang logarithmic) theo hệ số khuếch đại theo dB (trên trục - y tuyến tính), từ đặc tuyến ta có thể xác định độ rộng băng tần ở mức 3dB.
5. Để đo độ méo, cần phải sử dụng đồng hồ đo độ méo dạng, như đã được giải thích ở mục 3.4. Đồng hồ đo độ méo dạng sẽ đo độ méo hài tổng tạo ra do mạch khuếch đại đối với tín hiệu cung cấp từ máy tạo tín hiệu. (phải đảm bảo rằng tín hiệu phát ra của máy tạo tín hiệu không bị méo). Phép đo này cũng sẽ cho biết mức tín hiệu ra âm tần lớn nhất có thể nhận được từ mạch khuếch đại trong giới hạn độ méo cho phép.

3.8 MÁY PHÁT XUNG.

Máy phát xung phức tạp hơn so với máy tạo sóng sin. Một sóng sin chỉ có hai thông số là biên độ và tần số, trong khi sóng xung có hàng loạt các thông số như biên độ xung, độ rộng xung, tần số lặp lại của xung, chu kỳ, công suất xung, chu kỳ chuyển trạng thái (quá độ) v.v. . Sơ đồ khối của máy phát xung như ở hình 3.25.



Hình 3.25: Sơ đồ khối của máy phát xung.

Bộ tạo xung Bộ tạo xung gồm mạch dao động cầu Wien được ghép với mạch kích khởi Schmitt. Tần số xung tạo ra của mạch kích khởi Schmitt có thể được điều khiển hoặc bên trong (điều khiển trong - Int. control), hoặc điều khiển bên ngoài (điều khiển ngoài - Ext. control). Xung đơn [Single] sẽ điều khiển các thông số của xung bằng tay. Cổng ngoài [Ext. gate] sẽ tạo ra các cụm xung.

Khối định thời Khối định thời thực hiện các chức năng như sau:

1. Làm trễ hay làm sớm pha của xung so với xung kích khởi.
2. Mỗi xung sẽ được tạo ra hai xung. Xung thứ nhất sẽ trùng với xung kích khởi, xung thứ hai sẽ thay đổi theo thời gian.

Bộ phát từ số Máy phát xung được sử dụng phổ biến trong các phép đo thử và chẩn đoán hỏng trong các mạch số. Máy phát từ sẽ thay thế khối định thời để tạo ra dữ liệu.

Bộ điều khiển dạng xung Bộ điều khiển dạng xung sẽ điều khiển độ rộng xung, chu kỳ chuyển trạng thái (thời gian tăng và thời gian giảm của các cạnh xung), cực tính của xung, biên độ xung và độ dịch xung (từ 0Vdc).

Máy phát xung có trở kháng ra đặc trưng là 50Ω. Máy phát xung sẽ ngăn chặn sự hình thành sóng dừng trên đường truyền.

Máy phát xung loại tốt sẽ tạo ra xung mịn với đỉnh xung ngang và các cạnh đứng. Tuy nhiên, nếu khảo sát hư hỏng, các xung có thể bị suy biến thể hiện preshoot, độ quá mức trên

[overshoot], dao động tắt dần [ringing], độ không tuyến tính [non – linearity] và độ suy giảm [droop] hay độ nghiêng [sag].

Các dấu hiệu trên thể hiện ở hình 3.26. Các sai hỏng ở xung có thể quan sát bằng máy hiện sóng.

Các công dụng của máy tạo xung.

1. Đo thử các mạch số bằng cách cung cấp các xung để thử nghiệm các cổng logic.
2. Đo độ nhạy và tỷ lệ bit lỗi trong hệ thống thông tin số liệu.
3. Máy tạo xung dùng để phát hiện lỗi trên các đường dây điện thoại. Xung sẽ truyền qua đường dây điện thoại ở tốc độ ánh sáng ($3 \times 10^5 \text{ km/s}$). Khi gặp đường dây hở mạch, xung sẽ được phản xạ về máy phát. Đo khoảng thời gian trống như trong radar, thì có thể tính được chiều dài của cáp khi bị đứt.
4. Các xung từ máy tạo xung có thể được sử dụng để đo thử hệ số khuếch đại và đáp ứng tần số của các bộ khuếch đại. Các xung vuông ngắn sẽ làm giảm sự tiêu tán công suất cho mạch.
5. Máy tạo xung cũng có thể được dùng làm tín hiệu điều chế đến các bộ dao động vi ba, radar.
6. Thông số thời gian hồi phục ngược của các diode có thể xác định bằng cách sử dụng các xung từ máy tạo xung.

3.9 MÁY TẠO HÀM – FUNCTION GENERATOR.

Trong khi các máy tạo tín hiệu chỉ tạo ra các sóng sin, và các máy tạo xung tạo ra các xung vuông hoặc chữ nhật, thì máy tạo hàm sẽ tạo ra các loại dạng sóng khác nhau. Các dạng sóng mà máy tạo hàm có thể tạo ra là sóng sin, các xung vuông hoặc chữ nhật, các sóng tam giác và các tín hiệu răng cưa.

Các dạng sóng khác nhau được tạo ra bằng máy tạo hàm có thể được lấy ra đồng thời. Máy tạo hàm cũng có thể được khóa pha với tín hiệu ngoài.

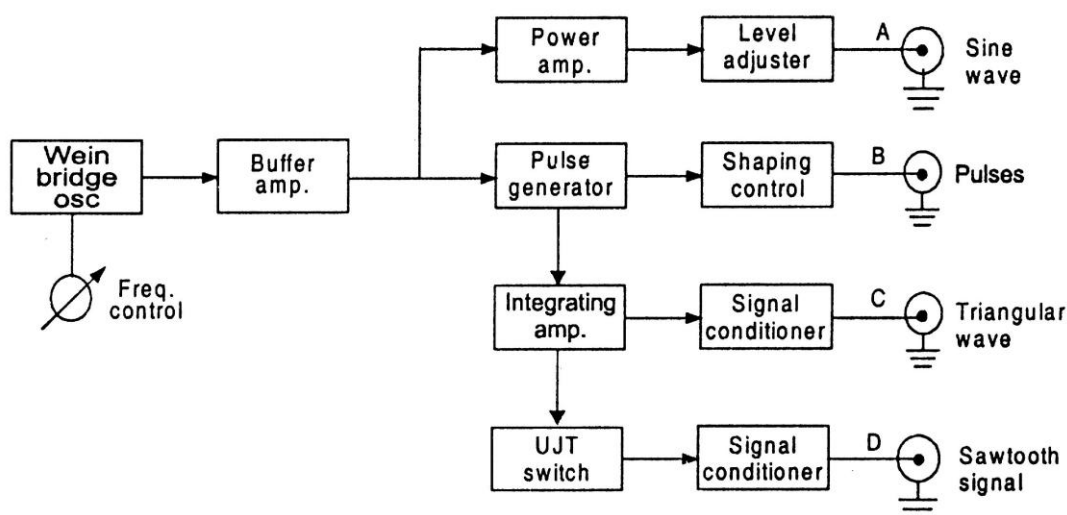
Mạch dao động cơ bản của thiết bị có thể là mạch dao động đa hài hay mạch dao động tạo sóng sin như kiểu cầu Wien. Các dạng dao động, nếu không phải là sóng sin có thể được biến đổi từ sóng sin bằng mạch sửa dạng kiểu điện trở - diode. Các dao động có dạng bất kỳ có thể biến đổi thành các xung bằng mạch kích khởi Schmitt. Hình 3.27, là sơ đồ khối của máy tạo hàm cơ bản.

Mạch dao động cầu Wien có thể tạo ra tín hiệu sóng sin có băng tần rộng, từ vài hertz đến dải megahertz. Bộ khuếch đại đệm sẽ đảm bảo tín hiệu dao động không bị suy giảm. Mạch khuếch đại công suất và mạch suy giảm mức tín hiệu (các hộp suy giảm dB) sẽ tạo ra sóng sin tại đầu ra A. (một số máy tạo hàm sử dụng các mạch đa hài, tín hiệu ra sẽ được sửa dạng ban đầu)

mạch sửa dạng diode và điện trở để có sóng sin).

Bộ tạo xung sử dụng mạch kích khởi Schmitt để biến đổi sóng sin thành xung. Bộ điều chỉnh dạng xung tạo ra các xung có độ rộng, p.r.f, và công suất xung theo yêu cầu tại đầu ra B.

Tín hiệu ra của mạch kích khởi Schmitt sẽ được cung cấp đến mạch tích phân bằng op – amp và tiếp theo đến mạch điều hòa tín hiệu để có sóng tam giác tại đầu ra C.



Hình 3.27: Sơ đồ khối của máy tạo hàm cơ bản.

Chuyển mạch bằng UJT có thể biến đổi sóng tam giác thành tín hiệu răng cưa, sau khi điều hòa tín hiệu sẽ có tại đầu ra D.

Các công dụng của máy tạo hàm.

1. Tín hiệu sóng sin có thể dùng để đo thử hệ số khuếch đại của mạch khuếch đại.
2. Sóng vuông có thể đo thử đáp ứng tần số thấp và tần số cao của mạch khuếch đại nhờ máy hiện sóng. Độ nghiêng nào đó của phần đỉnh ngang của xung sẽ cho biết đáp ứng tần số thấp của mạch khuếch đại kém. Sự thay đổi ở thời gian tăng và thời gian giảm (tức sườn xung) của các cạnh xung sẽ cho biết đáp ứng tần số cao của mạch khuếch đại kém. Các xung cũng có thể sử dụng để đo thử các cổng số.
3. Các sóng tam giác có thể dùng để đo thử độ tuyến tính của các mạch mà sóng tam giác truyền qua. Bất kỳ sự méo dạng của các cạnh tam giác, khi quan sát trên màn hình của máy hiện sóng, sẽ cho biết độ không tuyến tính được tạo ra bởi mạch khuếch đại.
4. Tín hiệu răng cưa có thể được dùng để đo thử các bộ tạo sóng quét và các mạch khuếch đại quét trong các máy thu hình, các máy hiện sóng và các monitor.

CHƯƠNG 4: ĐO THỬ CẤU KIỆN ĐIỆN TỬ

4.1 ĐO THỬ BJT

BJT được sử dụng nhiều trong các mạch khuếch đại, các mạch dao động, mạch trộn, mạch điều chế và các mạch chuyển mạch. Quy trình đo thử BJT là đo các đặc tính quy định khả năng hoạt động của BJT. Đo thử BJT bao gồm các phép đo một số thông số quan trọng của transistor và mạch BJT, bằng các thiết bị đo thông dụng cơ bản và thực tế nhất.

4.1.1 CÁC PHÉP ĐO THỬ THÔNG SỐ CƠ BẢN CỦA BJT

Trong quá trình chế tạo, BJT đã qua nhiều phép đo thử nghiệm khác nhau. Trong thực tế cần phải có 4 phép đo thử cơ bản: *đo thử hệ số khuếch đại, dòng rò, thử điện áp đánh thủng, và đo thông số thời gian chuyển mạch*. Đặc tính chuyển mạch không quan trọng nếu không sử dụng transistor trong các ứng dụng xung-số.

Phép đo thử thực tế duy nhất trong phân tích mạch, cuối cùng là đo thử ngay trên mạch điện sử dụng transistor. Ngoại trừ trường hợp đặc biệt, các transistor sẽ hoạt động với các thông số hợp lý trong mạch khi có đủ các đặc tính: (1) BJT thể hiện có độ khuếch đại thích hợp, (2) không bị đánh thủng (hỏng) khi làm việc với mức điện áp lớn nhất, (3) mức dòng rò, nếu có phải thấp tức là có trị số trong khoảng cho phép, và (4) các đặc tính chuyển mạch (thời gian trễ, thời gian giữ, v. v. . .) của BJT trong các mạch xung-số, cần phải có giá trị trong dải cho phép.

Có hai ngoại lệ đối với quy tắc trên. Đặc tính của *transistor thay đổi theo* sự thay đổi về *tần số và nhiệt độ* làm việc. Ví dụ, transistor được đo thử ở 1MHz có độ khuếch đại đủ lớn để đáp ứng với đòi hỏi của mạch, nhưng ở 10MHz, độ khuếch đại của cùng transistor này có thể bằng 0. Có nhiều yếu tố gây nên sai lệch đó, chẳng hạn như tất cả transistor đều có điện dung đầu vào, đầu ra. Khi tần số tăng lên, làm thay đổi dung kháng giảm xuống. Do vậy ở tần số cao hơn, transistor có thể trở nên không thích hợp với mạch (không đủ độ khuếch đại, dao động không ổn định, v. v. . .). Đối với nhiệt độ, dòng trong các tiếp giáp phân cực ngược của transistor tăng theo sự tăng nhiệt độ. Transistor được thử độ rò ở nhiệt độ môi trường danh định và cho độ rò toàn bộ trong mức sai lệch cho phép. Cùng một transistor khi dùng trong mạch có nhiệt độ tăng, độ rò tăng đến mức không phù hợp với hoạt động chính của mạch.

Sẽ không thực tế khi đo thử transistor trên toàn bộ dải tần và khoảng nhiệt độ làm việc mà transistor được sử dụng, do vậy các transistor thường được đo thử tại các điều kiện đã ghi ở trang số liệu. Nên sử dụng các đặc tuyến có ở trang số liệu để đánh giá các đặc tính của transistor ở các tần số và nhiệt độ khác. Trong một số mạch ứng dụng tần số cao (RF) transistor phải được đo thử ở tần số làm việc đã định trong mạch thử riêng, tương tự như mạch làm việc.

4.1.2 ĐO THỬ DÒNG RÒ CỦA BJT

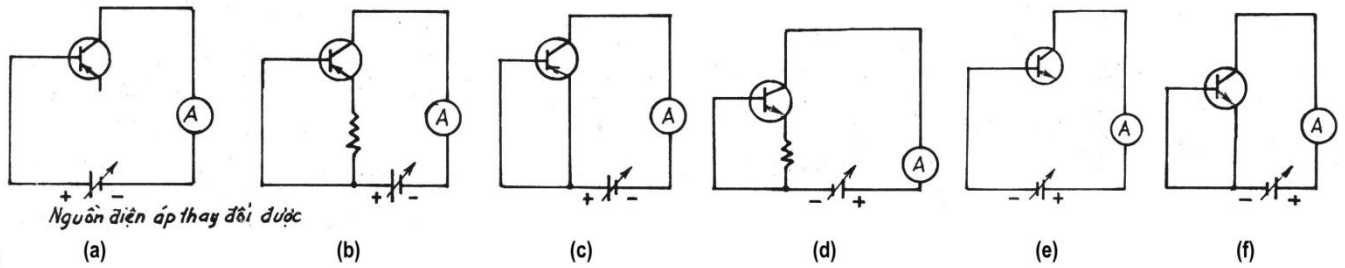
Đối với mục đích đo thử, cả transistor *pnp* và *npn*, đều được xem như hai diode mắc đối nghịch nhau, nên quy trình đo thử transistor tương tự như quy trình thực hiện với diode. Theo nguyên lý, không có dòng chảy qua tiếp giáp diode khi diode được phân cực ngược, do vậy nếu đo được mức dòng chảy nào đó ở điều kiện diode phân cực ngược thì đó là dòng rò. Trong trường hợp BJT, tiếp giáp C-B được phân cực ngược, nên sẽ không có dòng lớn chảy qua. Tuy nhiên, trong phần lớn các ứng dụng thực tế, có một mức dòng rò nhất định chảy qua tiếp giáp C-B, nhất là khi điện áp collector gần mức giới hạn cho phép và khi nhiệt độ làm việc tăng lên.

a) Dòng rò collector

Dòng rò collector được ký hiệu là I_{CBO} hoặc I_{BO} ở hầu hết các trang số liệu của BJT. Dòng rò collector có thể được gọi là *dòng tần số cắt collector* ở các trang số liệu khác, ở đây ghi rõ mức dòng danh định và / hoặc lớn nhất đối với điện áp collector-base và nhiệt độ môi trường đã xác định trước. Dòng rò collector-base thông thường được đo khi emitter hở mạch, nhưng cũng có thể đo với emitter ngắn mạch với base hoặc liền mạch với base qua điện trở.

Hình 4.1, là mạch cơ bản để đo thử dòng rò collector-base, nhưng mạch (a) và (b) là thông dụng nhất. Quy trình thực hiện đo thử theo các mạch ở hình 4.1, là như nhau. Nguồn điện áp được điều chỉnh đến trị số đã cho (phân cực ngược), nên dòng rò (nếu có sẽ được chỉ thị trên đồng hồ). Dòng rò phải thấp

dưới mức lớn nhất đã xác định đối với điện áp phân cực ngược cho trước.



Hình 4.1: Mạch đo thử dòng rò collector của BJT pnp và npn.

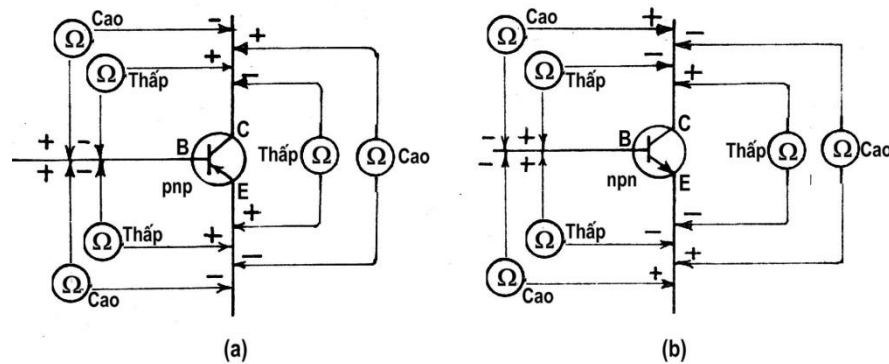
Nhiệt độ là yếu tố quan trọng khi đo dòng rò. Ví dụ, mức dòng rò collector lớn nhất của BJT làm việc ở dải video điện hình ở 25°C là 2μA với điện áp giữa collector-base là 30V. Khi giảm thấp mức điện áp đến 5V (đối với các mạch số thông dụng) và nhiệt độ tăng lên đến 150°C, thì mức dòng rò collector lớn nhất là 50μA.

b) Dòng rò emitter

Một vài trang số liệu cũng có ghi mức dòng rò emitter, nhưng mức dòng rò emitter không phải là thông số phổ biến, vì tiếp giáp emitter-base được phân cực thuận với phần lớn các mạch BJT. Nếu cần thiết có thể dùng mạch ở hình 4.1, để đo thử mức dòng rò emitter-base (I_{eo} hoặc I_{ebo}) chỉ cần thay đổi vị trí cực collector cho emitter. Tiếp giáp emitter-base được phân cực ngược, điện cực collector hở mạch nên đồng hồ được mắc ở mạch emitter-base, tương tự khi đo dòng rò collector-base.

c) Đo thử dòng rò của BJT bằng đồng hồ đo điện trở

Có thể kiểm tra nhanh mức độ rò bằng ohmmeter, vì BJT được xem như hai diode đầu ngược nhau. Mỗi diode sẽ biểu hiện điện trở thuận nhỏ và điện trở ngược lớn. Các điện trở thuận, nghịch có thể đo bằng ohmmeter như vẽ ở hình 4.2.



Hình 4.2: đo thử độ rò của BJT bằng Ohmmeter (a) pnp, (b) npn.

Trên cùng một thang đo của ohmmeter, đo điện trở ở mỗi cặp chân (base-emitter, base-collector, và collector-emitter). Đối với BJT công suất, giữa collector-emitter có thể chỉ thị ohm thấp.

Chú ý là không nên sử dụng thang đo $R \times 1$ của ohmmeter vì điện áp nguồn trong ohmmeter cao, có thể làm hỏng transistor công suất thấp.

Nếu phép đo có cả số chỉ thị điện trở thuận và nghịch đều rất lớn, thì BJT bị hở mạch. Ngược lại, chỉ thị số đo bất kỳ biểu hiện sự ngắn mạch hoặc điện trở rất nhỏ thì BJT bị ngắn mạch hoặc quá rò. Nếu số chỉ thị điện trở thuận và nghịch bằng nhau (hoặc gần bằng nhau) thì BJT hỏng.

Điện trở thuận điển hình trong khoảng vài trăm ohm (từ 300Ω ÷ 700Ω), điện trở nghịch điển hình vào khoảng vài chục kΩ (tức là từ 10kΩ ÷ 60kΩ). Trị số điện trở thực phụ thuộc thang đo của ohmmeter và điện áp nguồn pin mà không phụ thuộc đặc tính BJT thuận-nghịch. Do đó, tỷ số của điện trở thuận và nghịch là chỉ báo tốt nhất để đánh giá BJT. Phần lớn BJT có tỷ số điện trở thuận-nghịch vào khoảng 1:30 và một số transistor là 1:100 hoặc nhỏ hơn.

Lưu ý: Không được đo thử bất kỳ đặc tính nào khác của transistor ngoài các đặc tính đã nêu. Transistor có thể bị hỏng nếu không tuân theo đúng quy tắc dưới đây. Ngay cả khi không bị hỏng thì kết quả đo

thử cũng không chính xác.

Không bao giờ đo thử transistor với điện áp hoặc dòng lớn hơn các trị số danh định. Dòng danh định lớn nhất thường bị bỏ qua. Ví dụ, transistor được thiết kế để làm việc với điện áp collector lớn nhất là 45V, BJT có thể được coi là an toàn đối với nguồn 9V khi đo thử. Tuy nhiên, giả sử transistor có điện trở trong (emitter-collector) là 90Ω , và dòng collector danh định lớn nhất là 25mA. Khi nối trực tiếp 9V giữa collector và emitter, thì dòng chảy qua collector-emitter là 100mA, như vậy là gấp 4 lần dòng danh định lớn nhất, sẽ gây quá nhiệt cho tiếp giáp và làm hỏng transistor.

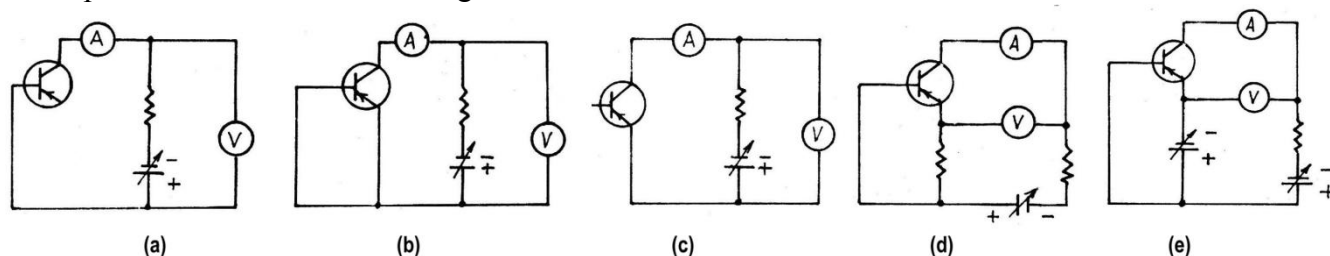
4.1.3 ĐO THỬ ĐIỆN ÁP ĐÁNH THÙNG TRANSISTOR

Mạch và quy trình đo thử *đánh thủng transistor* như đo thử dòng rò. Đo thử đánh thủng quan trọng nhất là để xác định mức điện áp đánh thủng collector-base, trong đó tiếp giáp collector-base được phân cực ngược với emitter hở mạch và điều chỉnh nguồn điện áp đạt đến trị số đã cho của dòng rò, rồi so sánh với mức điện áp đánh thủng collector nhỏ nhất đã xác định đối với transistor. Ví dụ, điện áp đánh thủng collector nhỏ nhất là 45V (với dòng rò $50\mu\text{A}$ tại nhiệt độ môi trường đo là 25°C). Nếu có mức dòng rò $50\mu\text{A}$ chảy qua khi điện áp nhỏ hơn 45V thì tiếp giáp collector-base bị đánh thủng.

Một thử nghiệm đánh thủng khác ghi ở một số trang số liệu là mức điện áp đánh thủng collector-emitter. Ở phép đo thử này collector và emitter được phân cực ngược, để hở mạch base. Điều chỉnh nguồn điện áp để có trị số đã cho của dòng rò chảy qua cả hai tiếp giáp collector-base và emitter-base. Đo thử điện áp đánh thủng collector-emitter cũng đồng thời xác định tình trạng cả hai tiếp giáp.

Ở hầu hết các trang số liệu, điện áp đánh thủng được ký hiệu là BV_{CBO} (collector-base với emitter hở mạch), BV_{CES} (emitter ngắn mạch với base) hoặc BV_{CEO} (collector-emitter, với base hở mạch). Mức điện áp đánh thủng thường đo với emitter (hoặc base) để hở, nhưng cũng có thể đo với emitter ngắn mạch với base hoặc nối với base qua điện trở hoặc với phân cực ngược tiếp giáp emitter-base.

Hình 4.3, là các mạch cơ bản để đo thử điện áp đánh thủng đối với transistor *pnp*. Có thể dùng các mạch hình 4.3, để đo transistor *npn* với các nguồn điện áp được đảo cực tính. Trong tất cả các trường hợp, nguồn điện áp được điều chỉnh theo dòng rò đã cho, rồi sau đó so sánh mức điện áp đo được với mức điện áp nhỏ nhất đã xác định ở trang số liệu.



Hình 4.3: Mạch đo áp đánh thủng. (a) BV_{cbo} ; (b) BV_{ces} ; (c) BV_{ceo} ; (d) BV_{cer} ; (e) BV_{cex} .

4.1.4 ĐO THỬ HỆ SỐ KHUYẾT ĐẠI CỦA BJT

Hệ số khuếch đại động của transistor được xác định bằng độ thay đổi tín hiệu ra đối với sự thay đổi tín hiệu vào. Thực tế là đo sự thay đổi dòng ra đối với sự thay đổi đã cho ở dòng vào, khi giữ mức điện áp ra không đổi.

Khi transistor mắc trong mạch base-chung, collector tạo thành mạch ra và emitter tạo thành mạch vào. Hệ số khuếch đại dòng ở mạch base-chung được gọi là alpha, α .

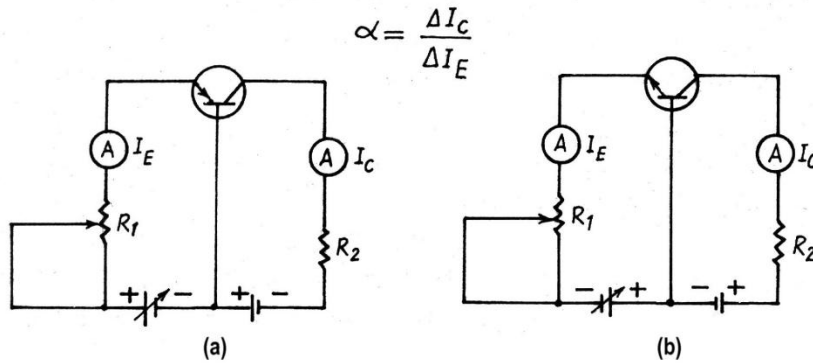
Hệ số khuếch đại ghi ở hầu hết các trang số liệu là transistor mắc theo mạch emitter-chung mà không phải là mạch base-chung. Ở mạch emitter-chung, base là đầu vào, collector là đầu ra. Hệ số khuếch đại dòng ở mạch emitter-chung được gọi là beta, β .

Ngoài các hệ số khuếch đại alpha và beta, các trang số liệu còn có thêm một số thuật ngữ khác để chỉ độ khuếch đại như *hệ số truyền đạt dòng thuận* và h_{fe} là thông dụng nhất để chỉ độ khuếch đại dòng của BJT. Khi dùng các chữ thường h_{fe} để ghi đặc tính của BJT là cho biết độ khuếch đại dòng được đo bằng cách ghi sự thay đổi của dòng xoay chiều ở collector đối với sự thay đổi đã cho của dòng xoay chiều ở base, tức là hệ số β xoay chiều hoặc β động. Khi thể hiện bằng chữ in h_{FE} hoặc H_{FE} trong các thông số kỹ thuật của BJT tức là hệ số khuếch đại dòng được đo bằng cách ghi sự thay đổi dòng *dc* ở collector với dòng *dc* đã cho ở base hay gọi là β_{dc} .

Đo hệ số khuếch đại xoay chiều - một chiều. Đo độ khuếch đại dòng một chiều tiến hành với các điều kiện đo ở khoảng rộng hơn và dễ thực hiện hơn. Đo độ khuếch đại ac cần mạch đo thử phức tạp hơn và kết quả đo thử thay đổi theo tần số của tín hiệu ac dùng để đo thử. Tuy nhiên, phép đo độ khuếch đại ac là thực tế hơn vì các transistor thường làm việc với các tín hiệu ac .

a) Đo thử hệ số khuếch đại dc của BJT

Đo hệ số khuếch đại α . Hình 4.4, là mạch đo α cơ bản của BJT pnp và npn . Cả dòng emitter I_E và dòng collector I_C được đo ở điều kiện tĩnh. Sau đó thay đổi dòng I_E bằng R_1 hoặc bằng cách thay đổi điện áp nguồn emitter-base và giữ cố định điện áp collector.



Hình 4.4: Mạch đo thử alpha của BJT pnp và npn .

không đổi, thay đổi dòng base I_B theo lượng đã cho và ghi nhận độ chênh lệch ở dòng collector I_C , để xác định beta. Ví dụ, giả sử đo lần đầu dòng base I_B là 7mA và dòng collector I_C là 43mA. Khi dòng I_B tăng lên mức 10mA (tăng 3mA), dòng I_C tăng lên đến 70mA (tăng 27mA), tức là I_C tăng 27mA đối với dòng I_B tăng 3mA, nên hệ số khuếch đại dòng β là 9 (27mA/3mA).

Các điểm lưu ý khi đo thử hệ số khuếch đại của BJT. Khi dùng mạch ở hình 4.4, và 4.5, thay cho thiết bị đo thử transistor, cần phải lưu ý các điểm sau:

1. Điện trở tải collector và emitter (hoặc base) (thể hiện bằng R_1 và R_2 trên hình 4.4, và 4.5) phải có trị số thích hợp để hạn dòng, đảm bảo không vượt quá mức dòng lớn nhất của BJT. Trong trường hợp BJT công suất, trị số công suất danh định của điện trở tải phải đủ lớn để tiêu tán nhiệt.

2. Ở phép đo có dòng rò collector lớn, dòng rò phải được tính đến theo các điều kiện đo thử. Đo dòng rò bằng cách dùng cùng cách đo dòng và điện áp như đối với phép đo thử hệ số khuếch đại. Sau đó trừ mức dòng rò khỏi mức dòng I_C khi đo thử hệ số khuếch đại.

3. Tác động của đồng hồ đo trong mạch đo thử cũng phải đưa vào tính toán. Nếu I_B , I_C và I_E có trị số nhỏ (thường ở khoảng đo microampe) thì bất kỳ mức dòng nào ở chỉ thị của đồng hồ đo cũng ảnh hưởng đến phép đo thử.

b) Đo thử hệ số khuếch đại ac của BJT

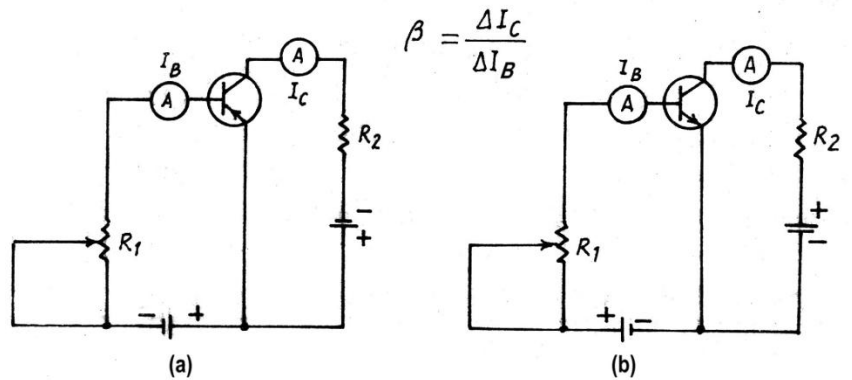
Có một số mạch dùng để đo thử ac hoặc thử động của BJT. Một số bộ đo thử transistor dùng mạch giống mạch cơ bản ở hình 4.4, và 4.5, ngoại trừ là tín hiệu ac được đưa đến đầu vào và hệ số khuếch đại được đo ở đầu ra. Muốn đo thử transistor ở các tần số cao, một số mạch đo thử lấy tín hiệu tần số cao từ máy tạo tín hiệu tần số cao ngoài.

c) Đo thử hệ số khuếch đại của BJT bằng Ohmmeter

Có thể kiểm tra nhanh độ khuếch đại của BJT bằng Ohmmeter. Mạch đo cơ bản như ở hình 4.6. Ở trạng thái bình thường chỉ có mức dòng nhỏ hoặc không có dòng chảy giữa emitter và collector cho đến

Ghi nhận độ chênh lệch dòng I_C và tính trị số α theo công thức ghi trên hình. Ví dụ, giả sử độ thay đổi của dòng emitter I_E là 4mA dẫn đến độ thay đổi của dòng collector I_C là 3mA, thì hệ số khuếch đại dòng là 0,75 (3mA/4mA).

Đo hệ số khuếch đại β . Hình 4.5, là mạch đo thử β cơ bản của BJT pnp và npn . Cả dòng base I_B và dòng collector I_C đều được đo ở điều kiện tĩnh. Sau đó giữ điện áp collector



Hình 4.5: Mạch đo thử hệ số khuếch đại beta của BJT pnp và npn .

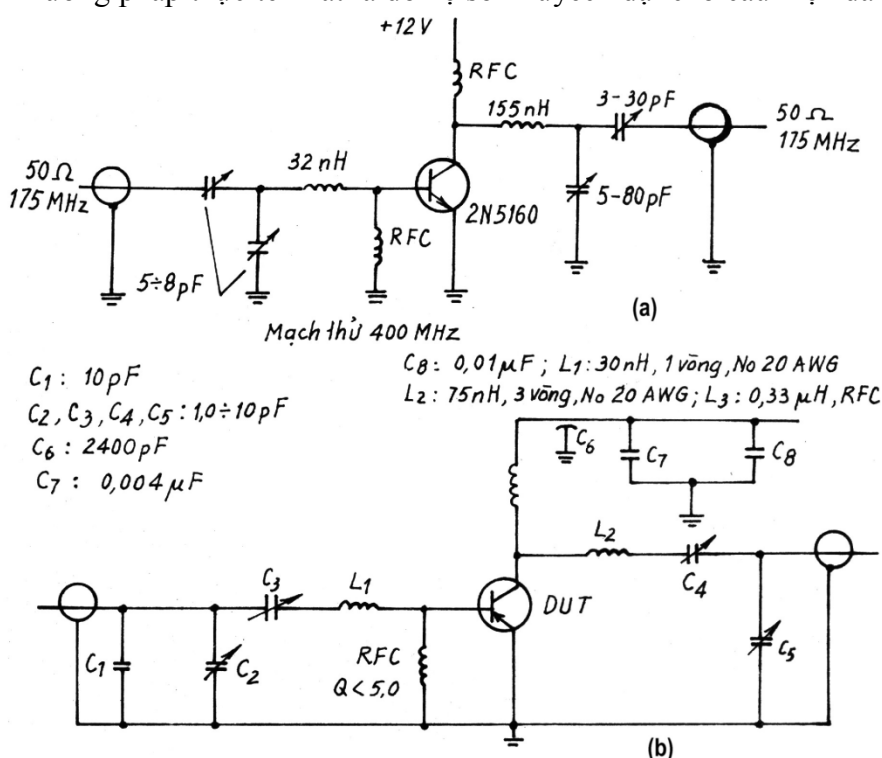
khi tiếp giáp base-emitter được phân cực thuận. Đặc tính này dùng làm cơ sở để đo thử độ khuếch đại của BJT.

Trong đó sử dụng Ohmmeter ở thang đo $R \times 1$ với nguồn áp trong đồng hồ đo không vượt quá mức điện áp đánh thủng collector-emitter lớn nhất. Khi S_1 vị trí A, không có điện áp đưa đến base nên tiếp giáp base-emitter không được phân cực thuận. Do đó ohmmeter chỉ thị mức điện trở lớn. Khi S_1 đặt ở vị trí B, tiếp giáp base-emitter được phân cực thuận (bằng mức phân áp trên R_1 và R_2) nên có dòng chảy trong mạch emitter-collector, chỉ thị mức điện trở nhỏ trên ohmmeter. Tỷ số điện trở là 10:1 (hoặc có thể lớn hơn) là thông thường với phần lớn BJT.

d) Đo thử hệ số khuếch đại RF của BJT

Các phép đo thử đề cập ở phần trên dùng để xác định hệ số khuếch đại của BJT làm việc ở tần số thấp, mà không xác định được hệ số khuếch đại của BJT tần số cao (RF).

Cách đo thử duy nhất là đo hệ số khuếch đại của mạch khuếch đại (hoặc độ khuếch đại điện áp hoặc độ khuếch đại công suất) là mắc cấu kiện trong mạch đang làm việc và đo hệ số khuếch đại thực. Phương pháp thực tế nhất là đo hệ số khuếch đại cho cấu kiện đang làm việc trong mạch sử dụng cấu



Hình 4.7: Mạch đo thử hệ số khuếch đại RF điển hình của BJT.

kiện. Tuy nhiên, thuận tiện hơn là sử dụng các mạch đo đa năng hoặc mạch chuẩn để đo thử độ khuếch đại BJT khác, với các tần số khác bằng cách thay đổi trị số của mạch.

Sử dụng mạch ở hình 4.7, cũng chỉ đơn giản là đưa tín hiệu RF (ở tần số cần quan tâm) đến đầu vào và đo cả điện áp đầu vào và điện áp đầu ra bằng Voltmeter RF (hoặc đồng hồ có đầu đo RF). Nếu cần đo hệ số khuếch đại công suất thì dùng điện trở tải ở đầu vào và đầu ra (điện trở thuần). Đo điện áp RF đầu vào và đầu ra, rồi tính độ khuếch đại công suất theo $P = E^2/R$. Tỷ số của mức công suất ra / mức công suất vào chính là hệ số khuếch đại công suất.

4.1.5 ĐO THỬ ĐẶC TÍNH CHUYỂN MẠCH CỦA BJT

Khi sử dụng BJT trong các mạch ứng dụng xung-số, cần phải đo thử các đặc tính chuyển mạch của BJT, chẳng hạn như đo độ trễ thời gian trước lúc xung xuất hiện ở đầu ra khi đưa tín hiệu xung đến đầu vào của transistor. Tương tự, khi xung đã kết thúc ở đầu vào, có một độ trễ bổ sung trước khi xung ra của transistor trở về mức bình thường. Khoảng thời gian chuyển mạch hoặc thời gian đóng và ngắt thường là μs hoặc ns đối với các transistor xung và số.

Đặc tính chuyển mạch của BJT dùng cho mạch số thường được ghi ở trang số liệu. Mỗi hãng sản xuất BJT ghi theo kiểu riêng. Tuy nhiên, có 4 thông số (thời gian tăng, thời gian giảm, thời gian trễ và thời

gian tồn tại xung) là thông dụng ở phần lớn các trang số liệu của transistor dùng để làm việc với tín hiệu xung-số.

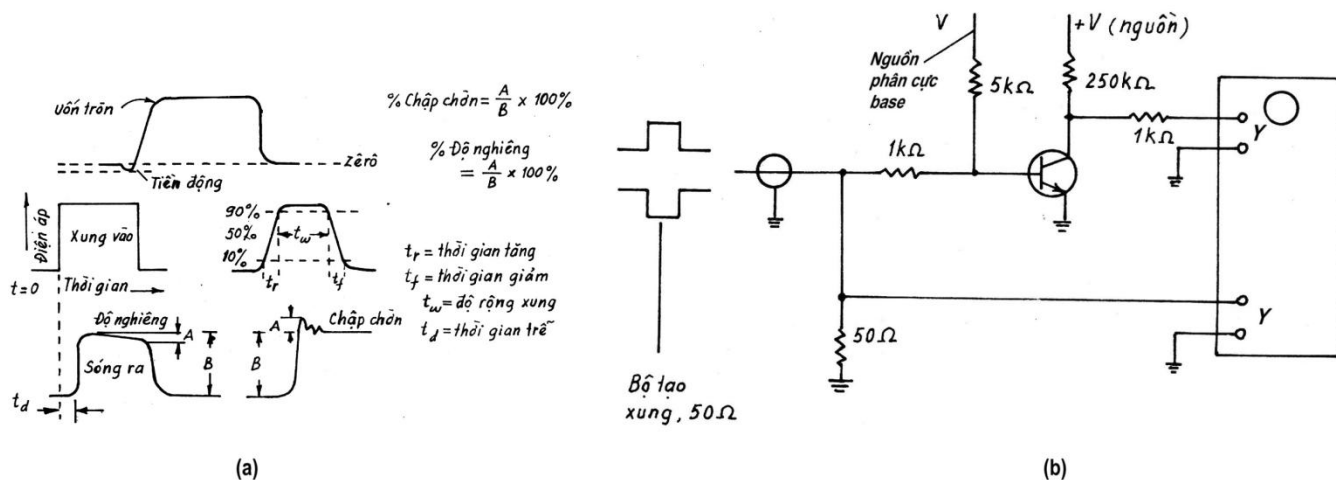
Đặc tính chuyển mạch của BJT đặc biệt quan trọng khi khoảng thời gian tồn tại xung ngắn. Ví dụ, giả sử thời gian chuyển sang dẫn (turn-on) của transistor là 10ns và thời gian tồn tại xung là 5ns được đưa đến đầu vào của transistor thì sẽ không có xung ở đầu ra hoặc có xung bị méo dạng.

a) Các thông số của xung vuông

Các thông số của xung và sóng vuông cũng được dùng cho transistor.

Các thuật ngữ minh họa ở hình 4.8a, thường được dùng khi mô tả các đặc tính của xung cũng như sóng vuông. Xung vào biểu diễn bằng dạng sóng vuông lý tưởng để so sánh với dạng sóng ra điển hình (để biết quan hệ giữa đầu vào và đầu ra). Các đặc tính của xung được định nghĩa như sau:

Thời gian lên (t_r) là khoảng thời gian để biên độ điện áp ra thay đổi từ mức 10% đến 90% của biên độ lớn nhất ở sườn lên của xung.



Hình 4.8: (a) định nghĩa xung, (b) Mạch đo thử đặc tính chuyển mạch của BJT.

Thời gian xuống (t_f) là khoảng thời gian để biên độ điện áp ra thay đổi từ mức 90% đến 10% của biên độ lớn nhất ở sườn xuống của xung.

Độ rộng xung (t_w) là khoảng thời gian đo được giữa các mức biên độ là 50% của biên độ lớn nhất ở sườn lên và sườn xuống của xung.

Thời gian trễ (t_d) là khoảng thời gian giữa lúc khởi đầu của xung vào ($t = 0$) và thời điểm khi phần lên của xung ra đạt đến mức biên độ là 10% mức biên độ lớn nhất ở sườn lên của xung.

Các thuật ngữ khác ghi trên hình 4.8a.

b) Đo thử thời gian chuyển mạch của BJT

Hình 4.8b, là mạch dùng để đo thử đặc tính chuyển mạch của BJT bằng máy hiện sóng vệt kép. Máy hiện sóng cần phải có đáp tuyến tần số rộng và đặc tính quá độ tốt (thời gian tăng nhanh hơn thời gian tăng của xung cần đo).

Kênh dọc của máy hiện sóng được định chuẩn theo điện áp thông thường và kênh ngang phải định chuẩn theo thời gian (mà không chuẩn theo tần số quét). BJT cần đo thử sẽ nhận xung vào base với phân cực riêng đặt vào base, đồng thời xung vào cũng đưa đến một trong các đầu vào dọc của máy hiện sóng.

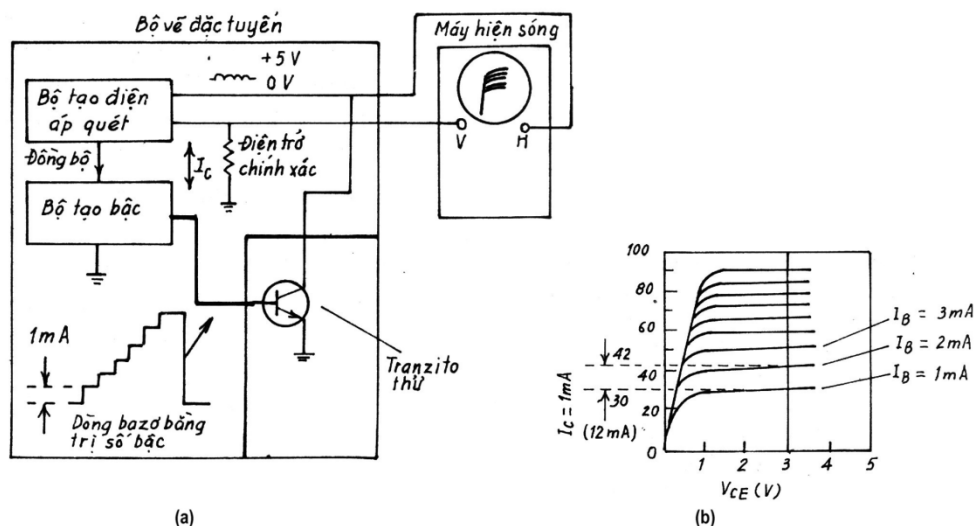
Đầu ra collector của BJT (đảo pha 180° vì mạch emitter-chung) được đưa đến đầu vào dọc còn lại của máy hiện sóng. Hai xung (vào và ra) sẽ được so sánh về thời gian tăng, thời gian giảm, thời gian trễ, thời gian tồn tại xung v. v. . . Đặc tính xung ra của BJT cần phải được so sánh với các đặc điểm kỹ thuật của BJT ghi ở trang số liệu của nhà sản xuất.

4.1.6 ĐO THỬ BJT BẰNG BỘ VẼ ĐẶC TUYẾN

Đối với transistor được xem là còn tốt khi dùng bộ đo thử BJT (trong mạch hoặc ngoài mạch, hoặc cả hai) và thông qua phép đo thử đặc tính chuyển mạch RF ghi ở trang số liệu (mục 4.1.4 và 4.1.5). Tuy vậy, phép đo thử chỉ hoàn chỉnh khi sử dụng bộ vẽ họ đặc tuyến cơ bản của BJT. Công dụng của bộ vẽ họ đặc tuyến còn dùng để kiểm tra đặc tuyến của cấu kiện khác nhau (FET, UJT, SCR v. v. . .).

a) Đo thử BJT bằng bộ vẽ đặc tuyến

Hình 4.9, là sơ đồ khối cơ bản của bộ vẽ họ đặc tuyến điển hình khi đo thử BJT, bộ vẽ họ đặc tuyến tạo ra các mức thay đổi ở dòng base theo các trị số bằng nhau (có thể chọn nấc trị số đã biết). Các mức dòng xuất hiện ở cùng tốc độ khi điện áp cung cấp cho collector được quét giữa 0V và trị số đỉnh nào đó và trở về 0, tức là tạo nên đặc tuyến riêng ứng với mỗi trị số khác nhau của dòng base.



Hình 4.9: Cách nối mạch đo thử và hình hiện trên máy hiện sóng của bộ vẽ đặc tuyến ra của BJT.

Khi các đặc tuyến thể hiện quan hệ dòng collector đối với điện áp collector (theo các trị số khác nhau của dòng base), sự thay đổi ở dòng collector được tăng theo từng bậc của dòng base tỷ lệ với khoảng cách đứng giữa các đặc tuyến kề nhau. Sự thay đổi ở dòng collector có thể đọc trực tiếp trên thang đo ở màn hình của máy hiện sóng. Mỗi mức dòng collector tương ứng với điện áp collector riêng.

BJT mắc trong mạch đo thử hình 4.9, theo kiểu mạch emitter nối đất. Các bậc dòng chính xác 1mA được đưa đến base. Điện áp quét từ 0 đến khoảng 5V được đưa đến collector. Độ lệch đứng của máy hiện sóng nhận được theo kết quả dòng collector. Toàn bộ thao tác đo được thực hiện bằng cách điều chỉnh các chuyển mạch trên bộ vẽ họ đặc tuyến.

Ở một số bộ vẽ họ đặc tuyến, mỗi sóng quét phải bắt đầu riêng biệt, trong khi thiết bị vẽ khác tự động tạo ra một loạt 10 đặc tuyến (hoặc hơn) liên tiếp. Khi đã có họ đặc tuyến, thì có thể xét như sau:

Chọn đường thẳng đứng tương ứng với điện áp collector xác định, chẳng hạn chọn đường thẳng đứng ở mức 3V như ở hình 4.9. Đánh dấu (trên đường thẳng đứng đã chọn) khoảng cách giữa hai đặc tuyến xuất hiện ở phía trên và dưới mức dòng base đã xác định (hoặc mức dòng collector đã xác định). Ví dụ, giả sử BJT ở mạch đo thử hình 4.9, được cho hoạt động với mức dòng collector từ 30mA đến 40mA tương ứng với mức 3V ở collector. Hai đặc tuyến hợp lý nhất là đặc tuyến có mức dòng base 1mA và 2mA. Khoảng cách giữa các đặc tuyến biểu diễn độ chênh lệch dòng collector là 12mA. Đặc tuyến có mức dòng base 1mA cắt đường đường dọc 3V ở mức 30mA và đặc tuyến ứng với dòng base 2mA cắt đường thẳng dọc 3V ở mức dòng collector 42mA.

Lấy tỷ số giữa độ chênh lệch dòng collector và độ chênh lệch dòng base đã tạo ra. Vì mỗi bậc của dòng base là 1mA và chênh lệch ở dòng collector là 12mA, nên hệ số khuếch đại (β) là 12. Nếu mỗi bậc của dòng base là 0,1mA (như ở một số bộ vẽ đặc tuyến) và các điều kiện khác là như nhau thì $\beta = 120$ ($12/0,1 = 120$).

b) Đo thử β xoay chiều bằng bộ vẽ đặc tuyến

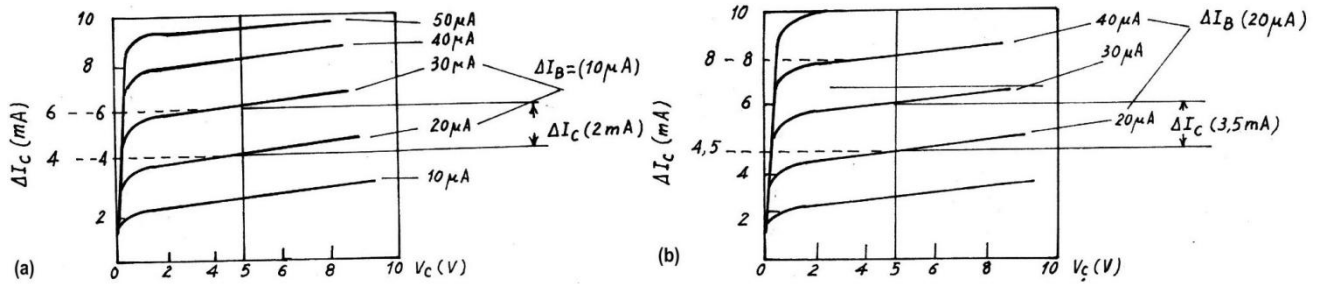
Hình 4.10, cho thấy kỹ thuật sử dụng bộ vẽ đặc tuyến để đo thử β_{ac} (công dụng chính của bộ vẽ đặc tuyến). Theo định nghĩa, hệ số khuếch đại dòng động hay ac của BJT có thể xác định bằng tỷ số của độ thay đổi ở dòng collector đối với độ thay đổi ở dòng base (tại mức điện áp collector đã xác định).

Đo độ chênh lệch dòng collector (ΔI_C) giữa hai đặc tuyến trên hình hiện ở màn hình của máy hiện sóng (chỉnh các chức năng điều khiển của bộ vẽ đặc tuyến và / hoặc máy hiện sóng xác định lượng dòng collector được thể hiện theo mỗi vạch chia đứng của thang đo hình hiện). Ở hình 4.10, mỗi vạch đứng thể hiện mức dòng collector là 2mA). Phải đảm bảo cả hai số đo dọc đặc tuyến được chọn ở cùng mức

điện áp collector, ở hình 4.10, cả hai số đo dọc được lấy ở mức 5V.

Ghi nhận độ thay đổi ở dòng base (ΔI_B) tạo ra theo mỗi đặc tuyến. Trong hình 4.10, mỗi đặc tuyến được tạo nên bởi độ thay đổi $10\mu A$. Do vậy, ΔI_B là $10\mu A$ đối với đặc tuyến bất kỳ. Xác định β bằng cách chia ΔI_C cho ΔI_B . Ví dụ, nếu $\Delta I_C = 2mA$ và $\Delta I_B = 10\mu A$ (hình 4.10a) thì $\beta_{ac} = 200$.

Để dễ dàng hơn nên sử dụng hai đặc tuyến ở chính giữa hình hiện để đo β_{ac} . Tuy nhiên, nếu khó khăn trong việc xác định ΔI_C của hai đặc tuyến kề nhau thì có thể đo ΔI_C giữa hai đặc tuyến không kề nhau. Ví dụ, độ chênh lệch giữa mức dòng collector của đặc tuyến thứ 2 và đặc tuyến thứ 4 được chọn để đo ΔI_C như vẽ ở hình 4.10b, thì phải sử dụng 2 bậc của dòng base để xác định ΔI_B khi tính β . Dùng các trị ở hình 4.10b, thì β_{ac} là $3,5mA/20\mu A = 175$ (tại mức $V_C = 5V$).



Hình 4.10: Sử dụng phương pháp vẽ đặc tuyến để đo β_{ac} .

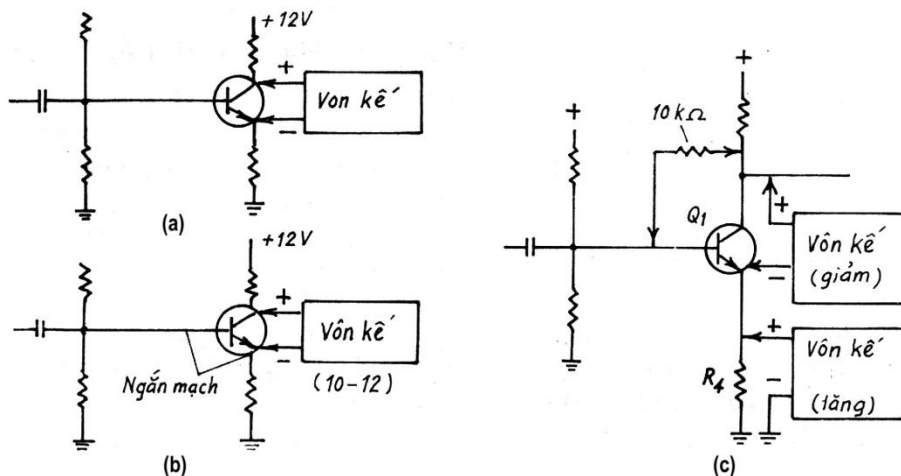
Nếu có sẵn trang số liệu của BJT thì đo β_{ac} ở mức dòng collector xấp xỉ và mức điện áp đã xác định. Nếu không có trị số đã xác định, thì điều chỉnh bộ vẽ đặc tuyến để hiện hình đặc tuyến có khoảng cách rộng và đều đặn.

4.1.7 ĐO THỬ BJT TRONG MẠCH

Hai phương pháp đo thử transistor trong mạch gồm: phương pháp ngắt điện áp phân cực thuận và phương pháp cần phải bổ sung điện áp phân cực thuận từ ngoài vào mạch phân cực.

a) Đo thử BJT trong mạch bằng cách ngắt điện áp phân cực thuận

Hình 4.11a, là cách mắc mạch để đo thử BJT trong mạch bằng cách ngắt điện áp phân cực thuận. Trước tiên, đo điện áp emitter-collector ở trạng thái mạch hoạt động bình thường, sau đó ngắt mạch tiếp giáp emitter-base và ghi nhận mức thay đổi điện áp emitter-collector. Nếu transistor đang hoạt động thì khi ngắt phân cực thuận sẽ làm ngưng dòng collector nên điện áp đo được giữa emitter-collector phải tăng lên (hoặc gần bằng) 12V. Nếu điện áp V_{CE} không thay đổi khi ngắt mạch emitter-base thì transistor hỏng hoặc có thể bị rò mạnh.



Hình 4.11: Cách đo thử hoạt động của BJT trong mạch.

b) Đo thử BJT trong mạch khi bổ sung mức điện áp phân cực thuận ngoài vào mạch

Hình 4.11b, là cách mắc mạch để đo thử BJT bằng cách đưa điện áp phân cực thuận vào mạch. Đầu tiên đo độ chênh lệch điện áp emitter-collector ở trạng thái mạch bình thường (hoặc đo điện áp trên R_4 như hình vẽ). Tiếp theo mắc điện trở $10k\Omega$ giữa collector và base, và chú ý sự thay đổi bất kỳ ở điện áp

emitter-collector (hoặc sự thay đổi điện áp trên R_4).

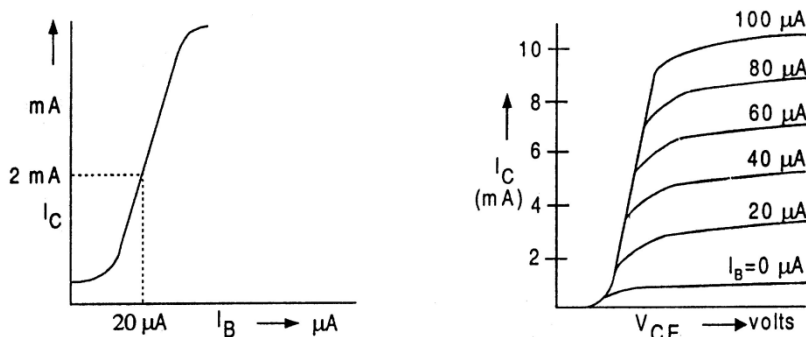
Nếu BJT đang hoạt động thì việc đưa thêm điện áp phân cực thuận vào base sẽ gây ra dòng collector (hoặc tăng lên), nên điện áp emitter-collector giảm (hoặc điện áp trên R_4 tăng lên). Nếu V_{CE} không thay đổi khi bổ sung mức điện áp phân cực thuận thì BJT hỏng.

c) Đo thử trạng thái BJT làm việc / không làm việc

Cách đo thử ở mạch đo hình 4.11, cho biết transistor đang hoạt động trên cơ sở làm việc / không làm việc, và thường là đủ đối với các ứng dụng để phát hiện BJT hỏng. Tuy phép đo thử không cho biết độ khuếch đại hoặc độ rò của transistor và không xác định được trạng thái của BJT hoạt động ở tần số cao. Do đó, cách đo thử transistor duy nhất đáp ứng là đo thử hoạt động trong mạch. Nếu transistor không hoạt động đúng chức năng đã định trong mạch thì phải thay transistor.

4.1.8 HOẠT ĐỘNG KHUYẾCH ĐẠI CỦA BJT

Hoạt động chuyển tiếp dòng điện tử từ emitter đến collector của BJT có thể xem là dùng một dòng điện nhỏ đưa vào mạch base (để giữ tiếp giáp emitter được phân cực thuận), sẽ dẫn đến dòng emitter lớn phù hợp trong mạch collector và điện trở tải. Ví dụ, dòng base $20\mu A$ có thể tạo ra dòng collector $2mA$, suy ra hệ số khuếch đại dòng là 100, thể hiện bởi họ đặc tuyến ở hình 4.12a, và b.



Hình 4.12: (a) đặc tuyến truyền đạt.

(b) Họ đặc tuyến ra của BJT.

Hình 4.12a, là đặc tuyến giữa dòng base và dòng collector (đặc tuyến truyền đạt). Mức dòng I_C nhỏ ngay cả khi I_B bằng 0, sẽ cho biết mức dòng rò qua BJT. Hình 4.12b, các đặc tuyến của dòng ra theo điện áp collector – emitter (V_{CE}) đối với các mức dòng base khác nhau.

BJT là cấu kiện nhạy dòng. Dòng collector bằng hiệu của dòng emitter và dòng base. Do mức dòng base nhỏ không đáng kể, nên dòng emitter xấp xỉ bằng dòng collector trong các tính toán thực tế.

a) Các thông số của transistor trong mạch.

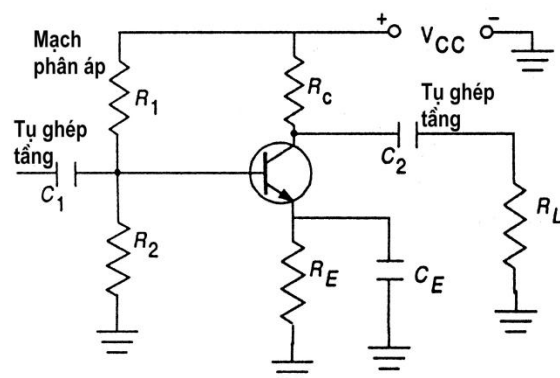
Transistor được đặc trưng bởi β (hệ số khuếch đại dòng điện, hay tỷ số của độ thay đổi ở dòng ra theo độ thay đổi ở dòng vào), điện trở vào, điện trở ra, hệ số khuếch đại điện áp và độ rộng băng tần. Tần số lớn nhất, f_t là tần số mà tại đó hệ số khuếch đại trở nên bằng đơn vị, cũng là một trong các thông số của transistor, và tương đương với tích hệ số khuếch đại và độ rộng băng tần đối với mạch khuếch đại dc và tần số thấp.

b) Phân cực cho mạch khuếch đại bằng transistor.

Thay cho việc sử dụng hai nguồn cung cấp riêng biệt (một nguồn để phân cực tiếp giáp collector-base, và nguồn còn lại phân cực cho tiếp giáp emitter-base). Để sử dụng chỉ một bộ nguồn đơn, cần phải cung cấp điện áp dc cố định đến base nhờ mạch phân áp như ở mạch hình 4.13, cho transistor npn . Đối với transistor pnp , sử dụng nguồn pin có cực tính ngược lại.

Nguồn điện áp dc đơn gọi là V_{CC} (điện áp nguồn cung cấp trên mạch collector). Hai điện trở R_1 và R_2 tạo thành mạch phân áp, làm cho mức điện áp tại base bằng $V_{CC} \times R_2 / (R_1 + R_2)$.

Điện áp base đối với điện áp emitter do dòng emitter gây ra trên điện trở emitter sẽ cho mức điện áp phân cực yêu cầu. Ví dụ, cho điện áp base là $2V_{dc}$ do mạch phân áp tạo

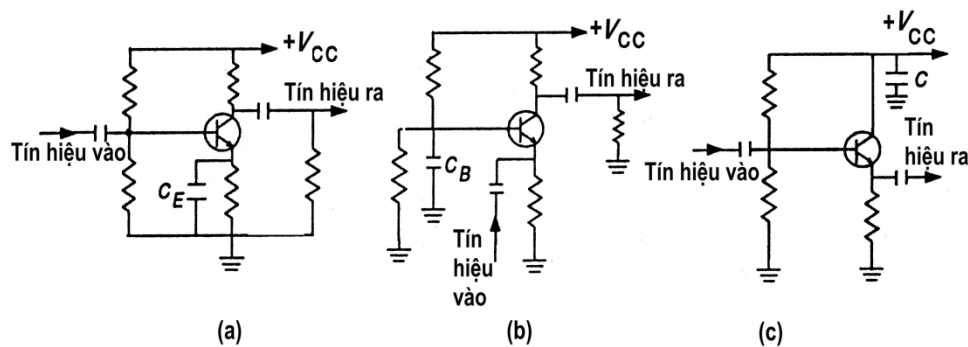


Hình 4.13: Mạch phân cực cho transistor npn.

ra, và nếu điện áp base so với điện áp emitter yêu cầu mức $0,7V_{dc}$ (đối với transistor silicon) để phân cực thuận tiếp giáp emitter, thì điện áp emitter sẽ phải bằng $1,3V_{dc}$, được tạo ra bằng cách sử dụng điện trở R_E trong mạch emitter, R_E cần phải có trị số để dòng chảy qua sẽ tạo ra điện áp emitter bằng $1,3V$. Cấu hình mạch phân áp sẽ cho điện áp phân cực ổn định. Nếu do nhiệt độ tăng lên, dòng rò qua tiếp giáp collector - base và cả chảy qua R_2 sẽ tăng lên, điện áp base sẽ tăng (tạo ra dòng collector lớn hơn và do đó nhiệt độ cao hơn). Tác động tích lũy này được gọi là sự gia nhiệt, rất dễ làm hỏng transistor. Nhưng khi dòng rò tăng cũng sẽ làm tăng dòng emitter, điện áp emitter tăng, làm giảm điện áp phân cực base - emitter nên cân bằng độ tăng lên ở dòng collector, tạo ra sự ổn định do nhiệt độ. Do tính ổn định nhiệt, mà mạch phân cực phân áp (cũng gọi là mạch tự phân cực) được sử dụng phổ biến nhất trong các mạch khuếch đại bằng BJT.

c) Cấu hình mạch transistor.

Có ba cấu hình mạch BJT cụ thể là, (a) mạch emitter-chung, (b) mạch base-chung, và (c) mạch collector-chung, như ở hình 4.14a, b, và c, tương ứng.



Hình 4.14: (a) Mạch emitter-chung; (b) Mạch base-chung; (c) Mạch collector-chung.

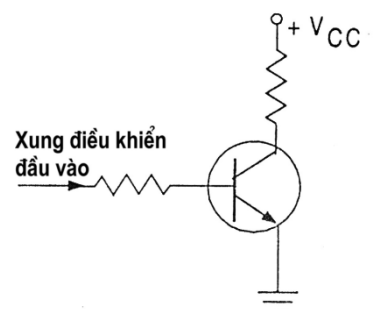
- **Mạch emitter chung** Ở cấu hình mạch emitter-chung, tín hiệu vào sẽ được đưa vào giữa base và emitter, và tín hiệu ra được lấy trên collector và emitter. Ở đây emitter được nối đất thực tế đối với tín hiệu vào thông qua tụ rẽ mạch C_E . Hệ số khuếch đại điện áp và hệ số khuếch đại dòng điện của mạch emitter-chung là cao. Các điện trở vào và ra ở mức trung bình. Đây là cấu hình thông dụng nhất cho phép ghép các tầng của mạch khuếch đại.

- **Mạch base-chung** Mạch base-chung là mạch có tín hiệu vào được cung cấp giữa emitter và base, và tín hiệu ra nhận được giữa collector và base. Cực base thực sự được nối đất đối với tần số tín hiệu thông qua tụ điện C_B . Hệ số khuếch đại dòng của mạch base chung nhỏ hơn 1, nhưng hệ số khuếch đại áp cao. Điện trở vào của mạch thấp (vào khoảng 50Ω) (thích hợp để phối hợp trở kháng với ăng ten), còn điện trở ra của mạch base-chung cao. Mức tạp âm nội của mạch là thấp nhất, nên mạch base-chung được sử dụng làm mạch khuếch đại tầng đầu trong các máy thu tần số rất cao (VHF) và siêu cao (UHF).

- **Mạch collector-chung hay mạch lặp lại emitter** Mạch collector-chung có tín hiệu vào được đưa vào giữa base và collector, và tín hiệu ra sẽ lấy giữa emitter và collector. Cực collector được nối đất thực sự đối với tín hiệu thông qua V_{CC} hoặc tụ lọc C của nguồn cung cấp. Hệ số khuếch đại điện áp của mạch nhỏ hơn 1 nhưng hệ số khuếch đại dòng cao. Do điện trở vào của mạch collector chung rất cao, nên mạch được dùng trong các mạch cần điện trở vào cao (để tránh cho mạch dao động không bị quá tải). Trở kháng ra của mạch thấp (vài chục Ω), do đó mạch cũng được dùng để phối hợp trở kháng. Hệ số khuếch đại dòng của mạch collector chung theo kiểu cặp Darlington là β^2 .

4.1.9 HOẠT ĐỘNG CHUYỂN MẠCH CỦA BJT

Đối với hoạt động chuyển mạch, transistor không cần mạch phân cực base. Tín hiệu xung vào (logic 1) sẽ làm cho base dương (cao hơn nhiều so với điện áp ngưỡng), nên transistor sẽ trở nên dẫn bão hoà cho điện trở rất thấp. Khi xung vào không có (mức logic 0), transistor sẽ ngưng dẫn, nên điện trở giữa collector và emitter rất cao. Mạch chuyển mạch điện



Hình 4.15: Chuyển mạch bằng BJT.

hình như ở hình 4.15.

Thông số phân cực thuận chuẩn của transistor có thể được dùng để đo thử mạch transistor mà không cần phải tháo transistor và không cần dùng thiết bị đo thử. BJT Germanium thường có điện áp phân cực thuận giữa emitter-base từ 0,2V đến 0,4V, và BJT Silicon có điện áp phân cực thuận giữa emitter-base từ 0,4V đến 0,8V. Các cực tính que đo đặt ở emitter và base tùy thuộc loại transistor (*pnp* hoặc *npn*).

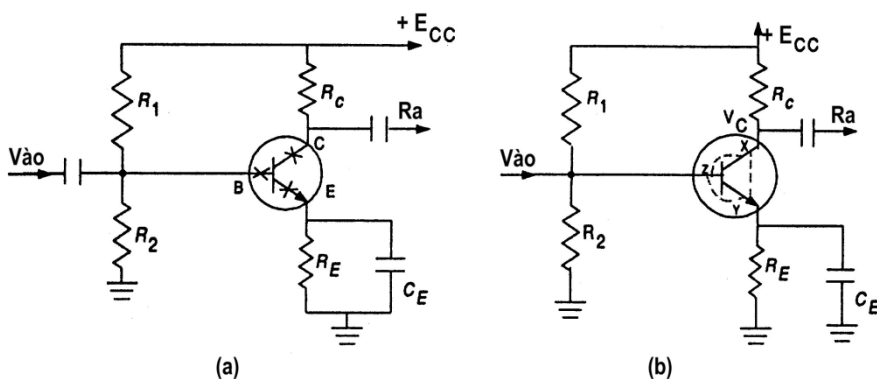
Điện áp phân cực thuận giữa emitter-base đủ để chuyển BJT sang dẫn, tức là dẫn đến một mức dòng tương ứng chảy qua emitter-collector. Ngắt điện áp phân cực thuận hoặc điện áp phân cực thuận không đủ sẽ tạo ra kết quả ngược lại, tức là transistor ngưng dẫn (không có dòng emitter-collector hoặc mức dòng rất nhỏ).

4.1.10 CÁC SAI HỒNG Ở CÁC BJT

Một số trạng thái sai hỏng thông thường có thể xảy ra trong các transistor là:

1. Base, collector hay emitter có thể bị hở mạch.
2. Ngắn mạch có thể xuất hiện giữa collector và emitter, hay giữa collector và base, hay giữa emitter và base.
3. Tiếp giáp collector-base có thể bị rò.

Các ảnh hưởng của hư hỏng do hở mạch có thể xem xét như ở mạch hình 4.16a, thể hiện hở mạch bằng dấu (x). Nếu base hay emitter bị hở mạch, thì các hạt tải điện đa số sẽ không chảy ra khỏi vùng emitter, không có dòng điện, do đó sẽ không có sụt áp nào trên R_C . Do vậy, điện áp tại collector (C) sẽ bằng E_{CC} (đáng lẽ vào khoảng 50% của E_{CC}).



Hình 4.16: (a) Sai hỏng kiểu hở mạch trong BJT; (b) Sai hỏng kiểu ngắn mạch trong BJT.

Nếu collector bị hở mạch, thì base và emitter sẽ hoạt động như diode thông thường (mà không phải là hoạt động của transistor) và dòng emitter của transistor sẽ chảy qua base, nên dòng chảy qua R_1 sẽ tăng lên, dẫn đến làm giảm điện áp base, dòng emitter cũng sẽ giảm xuống đến giữ $V_{BE} = 0,7V$. Tuy nhiên, cực base được thiết kế chịu mức dòng chỉ vào khoảng 2% mức dòng emitter, nên cực base có thể bị đứt khi toàn bộ dòng emitter chảy qua, hoặc R_1 có thể cháy. Khi collector và emitter bị ngắn mạch, như thể hiện bằng đường đứt nét xy ở mạch hình 4.16b, transistor có biểu hiện như một đường dẫn tốt. Điện trở collector có thể cháy hay điện trở emitter có thể cháy, hoặc tụ rẽ emitter có thể bị đánh thủng do điện áp collector (V_C) là đặt trực tiếp ngang qua tụ.

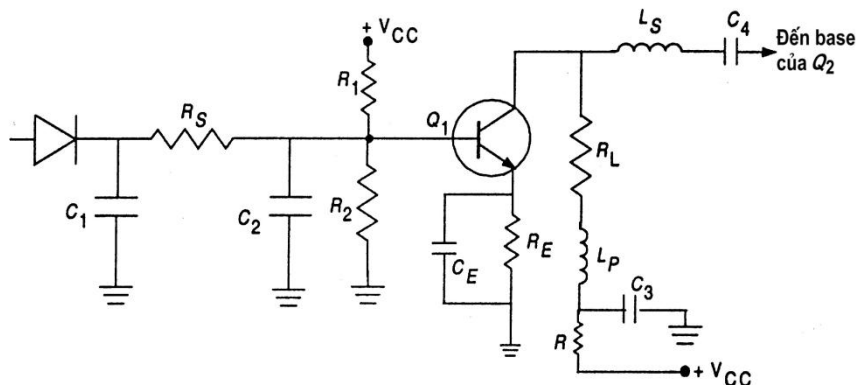
Nếu collector và base bị ngắn mạch, như thể hiện bằng đường đứt nét xz, base sẽ lấy điện áp dương cao từ $+E_{CC}$ và do đó transistor sẽ biểu hiện như một diode được phân cực thuận mạnh, có thể làm cháy R_E do mức dòng lớn chảy qua R_E , và mức điện áp cao sẽ xuất hiện ngang qua C_E có thể đánh thủng tụ. Nếu emitter và base bị ngắn mạch như biểu hiện bằng đường đứt nét yz, điện áp base sẽ trở nên bằng 0 so với emitter, và do đó transistor không hoạt động, nhưng dòng một chiều chảy qua R_1 và R_E sẽ tăng lên, có thể làm cháy điện trở. Vậy ngắn mạch bất kỳ giữa các chân của BJT, đầu tiên sẽ tạo ra mức dòng mạnh, sau đó sẽ làm cháy hoặc là điện trở R_1 , hoặc là transistor, hay điện trở R_E .

Nhiều khi transistor vẫn tốt, nên có thể có hư hỏng ở điện trở hoặc tụ ngoài hoặc mối hàn. Ví dụ, nếu R_1 bị hở mạch, điện áp tại base sẽ trở nên bằng 0 và tình trạng hỏng giống như transistor bị hở mạch bên trong. Do đó, trước khi thay transistor bị nghi ngờ hỏng thì hãy chắc chắn rằng không có sai hỏng ở mạch liên quan.

Các sai hỏng trong một vài mạch ứng dụng sẽ được giải thích ở các ví dụ từ 4.1 đến 4.4.

Ví dụ 4.1: Mạch ở hình 4.17, là mạch khuếch đại băng rộng trong các máy thu hình để khuếch đại tín hiệu ảnh [video]. Hãy xác định ảnh hưởng do hư hỏng của từng cấu kiện đến hoạt động của mạch khuếch đại.

Khi mạch khuếch đại âm tần [audio] chỉ xử lý tín hiệu có độ rộng băng tần trong khoảng 20kHz, thì các tín hiệu video có tần số cao hơn, trong khoảng 5MHz để hiển thị các chi tiết của ảnh mịn nhất. Điện dung tiếp giáp của transistor sẽ gây ra sự suy giảm mức tín hiệu ở dải tần số cao. Do đó, để khuếch đại tín hiệu ảnh, phải chọn các transistor có điện dung tiếp giáp khá nhỏ. Ngoài ra, phải sử dụng cuộn cảm cao tần mắc nối tiếp với tải để tăng dải tần số cao.



Hình 4.17: Mạch khuếch đại băng rộng.

Tụ lọc ở đầu ra của mạch tách sóng sẽ loại bỏ ảnh hưởng của điện dung vào của Q_1 . Việc bù tần số cao được thực hiện bằng cuộn cảm cao tần L_P . Một cuộn cảm khác, L_S mắc nối tiếp với base của transistor tầng tiếp theo sẽ làm việc như một bộ triệt xung. Như vậy, các tần số thấp và cao của tín hiệu ảnh đã bị loại bỏ cho sự khuếch đại băng rộng. Ảnh hưởng do sai hỏng của mỗi cấu kiện cho ở bảng 4.1.

Bảng 4.1 Ảnh hưởng do các cấu kiện sai hỏng ở mạch khuếch đại băng rộng.

Sai hỏng ở cấu kiện	Ảnh hưởng
1. C_1 hay C_2 bị ngắn mạch	Tín hiệu ảnh ở đầu vào sẽ bằng 0.
2. C_1 bị hở mạch	Tín hiệu ảnh ở đầu ra yếu.
3. C_2 hở mạch	Tác dụng lọc sẽ mất gọn trung tần (IF) không được lọc.
4. R_S bị hở mạch	Tín hiệu ảnh ở đầu vào bằng 0 tại base của Q_1
5. Q_1 hay R_E hoặc R_1 bị hở	Q_1 sẽ ngưng nên tại collector có V_{CC} . Không có tín hiệu ảnh ở đầu ra.
6. R_2 hở mạch	Điện áp cao tại base của Q_1 sẽ làm cho Q_1 dẫn bão hoà, nên mạch không khuếch đại.
7. Q_1 bị ngắn mạch	Tín hiệu ảnh tại đầu ra của Q_1 sẽ bằng 0.
8. R_L hay L_P hoặc R bị hở mạch	Điện áp trên collector bằng 0. Mất tín hiệu ảnh ở đầu ra.
9. C_E hở mạch	Hồi tiếp âm sẽ làm giảm hệ số khuếch đại của Q_1
10. C_3 hở mạch	Tín hiệu sẽ thông qua nguồn cung cấp, nên có thể tạo ra hồi tiếp dương đến một số tầng trước gây méo dạng.
11. C_3 bị ngắn mạch	Mất điện áp nguồn cung cấp trên collector.
12. L_S hoặc C_4 hở mạch	Không có tín hiệu ảnh tại base của Q_2 nên mất tín hiệu ảnh ở đầu ra.
13. L_S bị ngắn mạch	Các xung quá độ hay xung vượt quá mức trên sẽ không được lọc.
14. C_4 bị ngắn mạch	Q_2 dẫn mạnh do có phân cực thuận cao. Không có hệ số khuếch đại.

Ví dụ 4.2: Mạch khuếch đại RF của một máy thu thông tin như ở hình 4.18, (để rõ ràng chỉ thể hiện 2 băng trong mạch). Hãy giải thích các hư hỏng có thể xảy ra trong các trường hợp sau:

(a) Thu chương trình trên kênh 1 bình thường, nhưng không thu được trên kênh 2.

(b) Không thu được chương trình trên kênh nào cả.

(c) Tỷ số tín hiệu / nhiễu của máy thu thấp.

(d) Hệ số khuếch đại thấp.

Điểm đặc trưng để phân biệt mạch khuếch đại RF là có các mạch điều hưởng [tuned] ở đầu vào và đầu ra của mạch để chọn đúng băng tần và đài phát thanh cần thu trong băng tần đó. Phân tích các sai hỏng trên gồm:

(a) Thu chương trình bình thường trên một kênh, transistor hoạt động tốt. Tụ điều hưởng chính và các điểm nối đất đều đúng. Hư hỏng có thể ở tụ xoay [trimmer] C_{T2} của kênh 2, hoặc chuyển mạch chọn băng tần có thể không tiếp xúc tại điểm nối 2 trong các mạch đầu vào hoặc các mạch đầu ra.

(b) Không thu được trên kênh nào cả chứng tỏ rằng hoặc ăng ten không tiếp xúc với chuyển mạch chọn băng tần, hoặc tiếp xúc mỗi hàn nối đất tại G_1 , hay

G_2 hoặc G_3 bị nứt hay đứt. Nếu các mạch ngoài đều tốt, có thể hỏng transistor. Hư hỏng cũng có thể do nếu tụ điều hưởng chính hoặc tụ giải ghép bị ngắn mạch (một tụ giải ghép bị ngắn mạch, làm ngắn mạch điểm nguồn cung cấp, tạo ra điện áp base bằng 0).

(c) Tỷ số tín hiệu trên tạp âm thấp sẽ cho biết transistor của tầng khuếch đại RF bị rò. Nếu tiếp giáp collector – base có mức dòng rò cao hơn mức bình thường, thì mức tạp âm sẽ tăng và hệ số khuếch đại của mạch khuếch đại RF sẽ bị giảm, nên mạch trộn tín hiệu gần như trở thành tầng khuếch đại đầu tiên. Trong trường hợp này, tạp âm sẽ tăng hơn nữa, bởi vì một transistor khi được sử dụng vừa làm khuếch đại và trộn sẽ tạo ra tạp âm lớn hơn so với cùng một transistor khi được dùng làm nhiệm vụ khuếch đại thuần túy. Ảnh hưởng thực tế sẽ làm cho tỷ số tín hiệu trên tạp âm kém. Hư hỏng khác có thể là mất kết nối hồi tiếp sẽ làm giảm mức tín hiệu và làm tăng mức tạp âm.

(d) Hệ số khuếch đại của mạch thấp có thể do hở mạch tụ C_E (tụ rẽ mạch emitter), gây ra hồi tiếp âm. Hư hỏng cũng có thể do mạch tự động điều chỉnh độ khuếch đại - AGC (không thể hiện trong hình vẽ) làm cho mức điện áp quá âm trên cực base so với emitter. Hệ số khuếch đại thấp dẫn đến việc cân chỉnh của các mạch điều hưởng không đúng.

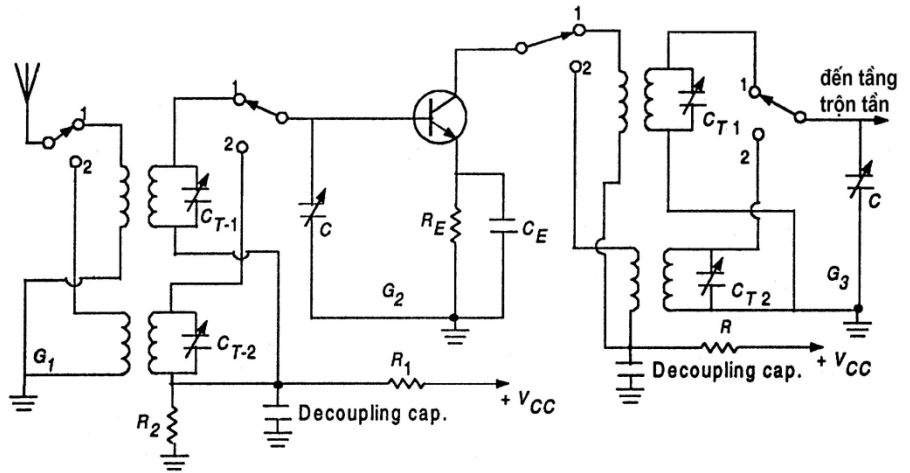
Ví dụ 4.3: Mạch dao động Hartley như ở hình 4.19. Hãy xác định sai hỏng có thể có nếu mạch dao động không dao động. Các mức điện áp DC bình thường.

Một mạch dao động phải thỏa mãn ba điều kiện để tạo ra dao động:

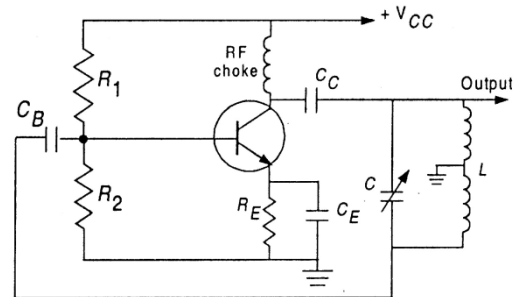
1. Mạch phải có khả năng dao động, tức là phải sử dụng mạch cộng hưởng (mạch LC ở hình 4.19).
2. Mạch phải có mạch khuếch đại để khuếch đại tín hiệu ra của mạch cộng hưởng (transistor làm việc như một mạch khuếch đại).
3. Các dao động được tạo ra bởi mạch cộng hưởng sẽ bị giảm dần do suy hao ở các phần tử của mạch cộng hưởng, tức là suy hao trong cuộn dây và tụ điện. Do đó phải có hồi tiếp đúng thời điểm và đúng chiều (hồi tiếp dương) và có biên độ đủ lớn để bù độ suy giảm. [cuộn dây L sẽ cung cấp hồi tiếp dương khi một đầu của cuộn dây được nối với collector (điểm lệch pha 180° so với tín hiệu đầu vào của transistor) và đầu còn lại (lệch pha 180° so với điểm collector) nối đến cực base qua tụ chặn C_B . Rẽ mạch trên cuộn dây sẽ điều khiển biên độ của tín hiệu hồi tiếp].

Khi không thỏa mãn một điều kiện bất kỳ trên, mạch dao động sẽ không tạo ra dao động. Do đó, các sai hỏng có thể có khi mạch không dao động sẽ là:

1. Tụ C_C hoặc C_B có thể bị hở mạch. Tụ bị hở mạch sẽ không cho tín hiệu hồi tiếp dương điều kiện thiết



Hình 4.18: Mạch khuếch đại RF dùng cho ví dụ 4.2.

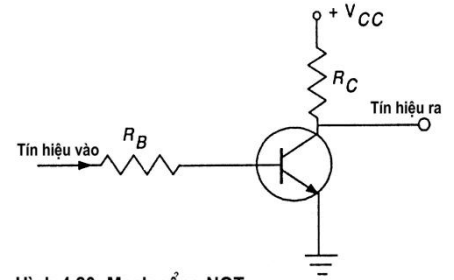


Hình 4.19: Mạch dao động Hartley.

yếu để duy trì dao động.

2. Tự điều chỉnh C có thể xảy ra hở mạch hoặc ngắn mạch.
3. Nối đất với cuộn dây L có thể bị hở mạch.
4. Có thể đứt trong cuộn dây L .

Ví dụ 4.4: Transistor làm chuyển mạch như công phủ định [NOT] ở mạch hình 4.20. Hãy giải thích các lỗi: (a) Đầu ra bị ghim ở mức 1, (b) Đầu ra bị ghim ở mức 0.



Hình 4.20: Mạch cổng NOT.

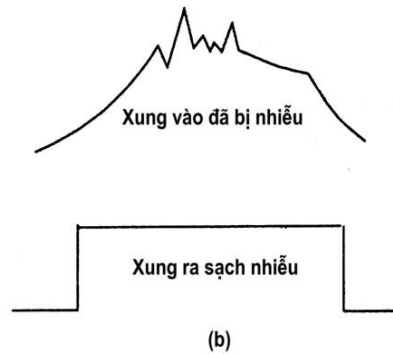
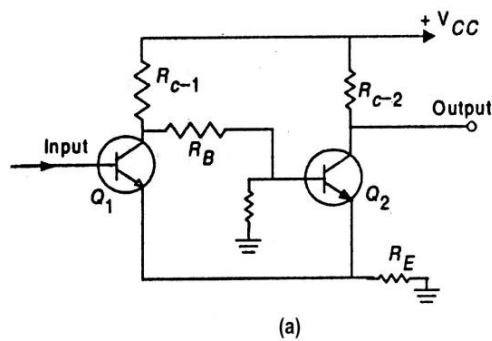
Ở chế độ hoạt động bình thường, khi đưa tín hiệu có mức logic 1 (xung mức cao) đến đầu vào của mạch, thì transistor sẽ chuyển sang dẫn [ON] bão hoà, tạo ra mức logic 0 (xung mức thấp) tại đầu ra. Khi mức vào có mức 0, transistor sẽ trở lại ngưng dẫn [OFF], và do đó mức là mức logic 1.

(a) Đầu ra sẽ bị ghim tại mức 1 nếu R_B , hay mối nối đất hoặc transistor bị hở mạch. Nếu R_C bị ngắn mạch, thì collector cũng sẽ có mức 1.

(b) Đầu ra sẽ bị ghim tại mức logic 0, nếu R_C hở mạch hay collector và emitter của transistor bị ngắn mạch, hoặc đường nguồn cung cấp bị hở.

4.1.11 MẠCH KÍCH KHỞI SCHMITT.

Mạch kích khởi Schmitt là mạch thông dụng, dùng để cung cấp các xung vuông như mạch ở hình 4.21a. Mạch sử dụng kiểu ghép trực tiếp giữa Q_1 và Q_2 . Nếu tín hiệu vào là xung bị méo dạng. Khi biên độ của dạng sóng tín hiệu vào vượt quá mức điện áp ngưỡng, Q_1 sẽ chuyển mạch sang dẫn [ON], cung cấp mức điện áp thấp tại base của Q_2 , làm cho Q_2 ngưng dẫn [OFF], nên tại đầu ra của mạch kích khởi có biên độ



Hình 4.21: (a) Mạch kích khởi Schmitt; (b) Dạng xung vào - ra.

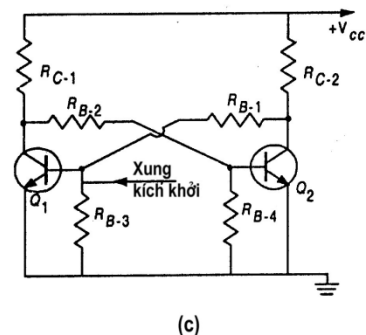
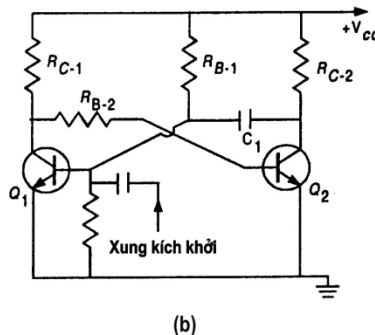
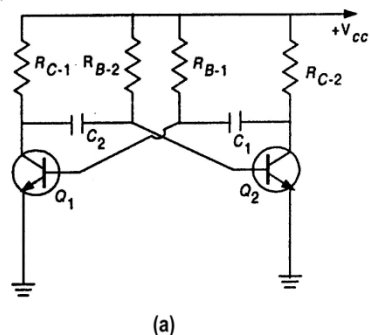
điện áp bằng mức V_{CC} . Khi biên độ tín hiệu vào thấp hơn 0,7V so với emitter, Q_1 sẽ không dẫn, cho mức điện áp cao tại base của Q_2 , làm cho Q_2 dẫn bão hoà nên cho mức điện áp gần bằng 0 tại đầu ra. Như vậy, xung méo dạng đã được biến đổi thành xung vuông hoàn toàn.

4.1.12 CÁC MẠCH ĐA HÀI – MULTIVIBRATORS.

Transistor có thể dùng để tạo ra dãy xung liên tục, xung kích khởi, hoặc xung điều khiển tùy thuộc vào cấu hình mạch. Các mạch có chức năng tạo xung như vậy gọi là các mạch đa hài theo ba kiểu mạch: 1. Mạch đa hài tự dao động [astable] hay phi ổn, 2. Mạch đa hài một trạng thái ổn định [monostable] hay đơn ổn, và 3. Mạch đa hài hai trạng thái ổn định [bistable] hay hai trạng thái bền hay song ổn.

- **Mạch đa hài tự dao động.** Mạch ở hình 4.22a, sẽ tạo ra dãy xung liên tục nên được sử dụng làm bộ dao động tạo tần số nhịp trong các hệ thống số có vi xử lý.

- **Mạch dao động một trạng thái bền.** Mạch như ở hình 4.22b, sẽ thay đổi trạng thái ra (từ mức 0 lên mức 1, hoặc từ mức 1 về mức 0) khi có xung kích khởi và sẽ trở lại trạng thái ban đầu của nó sau một



Hình 4.22: (a) Mạch đa hài tự dao động (phi ổn); (b) Mạch đa hài một trạng thái bền (đơn ổn); (c) Mạch đa hài 2 trạng thái bền (song ổn).

khoảng thời gian nào đó khi hết xung kích khởi, do đó mạch cũng được gọi là mạch đa hài một xung, nên mạch được sử dụng trong các mạch báo hiệu, và cũng được sử dụng làm mạch dao động tạo sóng quét kích khởi trong các máy hiện sóng.

- **Mạch đa hài song ổn.** Mạch như ở hình 4.22c, sẽ thay đổi trạng thái khi có xung kích khởi và sẽ tồn tại ở trạng thái đó sau khi hết xung kích khởi, mạch sẽ thay đổi trở lại trạng thái ban đầu khi có xung kích khởi khác đưa tới. Như vậy mạch dao động khi có một trạng thái ổn định sẽ thay đổi trạng thái của mạch khi có xung kích khởi đặt vào và sẽ duy trì trạng thái đã được thay đổi (trạng thái ổn định thứ hai), nên mạch được gọi là mạch song ổn (hai trạng thái ổn định) hay mạch flip – flop và được dùng trong các công logic dây.

4.1.13 SAI HỒNG TRONG CÁC MẠCH ĐA HÀI.

Các sai hỏng thông thường trong các mạch đa hài cũng giống như các mạch BJT khác, chẳng hạn transistor có thể bị hở mạch hay rò, hoặc bị ngắn mạch, hoặc có thể do hư hỏng ở các linh kiện ngoài (điện trở hay tụ), hoặc do mối hàn bị nứt, hoặc đứt kết nối mạch. Các dấu hiệu sẽ xuất hiện dưới dạng như sự thay đổi ở độ rộng xung, thời gian tăng và giảm, tần số xung, dạng xung. Dao động tắt dần có thể xảy ra. Tất cả các dấu hiệu có thể quan sát trên màn hình của máy hiện sóng và có thể áp dụng suy luận đúng để xác định linh kiện bị hỏng hay đứt kết nối. Một số hư hỏng điển hình liệt kê ở bảng 4.2.

Bảng 4.2:

<i>Các dấu hiệu hỏng</i>	<i>Nguyên nhân sai hỏng có thể do</i>
1. Mạch dao động đa hài không dao động	Tụ hồi tiếp (hở mạch tụ C_1 hay C_2 ở mạch hình 4.22a. Một transistor nào đó bị hở mạch hay ngắn mạch.
2. Tần số xung nhịp của mạch dao động đa hài bị thay đổi	Tần số phụ thuộc vào sự nạp và xả của các tụ thông qua các điện trở tương ứng. Sự thay đổi ở tần số có nghĩa là thay đổi về trị số của điện trở hay rò rỉ ở tụ (hình 4.22a).
3. Mạch không thay đổi trạng thái trước sau khi đã đặt xung kích khởi	Xung kích khởi bị ngắt. Mạch vào của transistor bị hở mạch (hình 4.22b, c).
4. Mạch đa hài đơn ổn không trở lại trạng thái ban đầu sau khi loại bỏ xung kích khởi	Tụ hồi tiếp (C_1) hỏng (hình 4.22b)
5. Chức năng hai trạng thái không xảy ra	Một trong hai điện trở hồi tiếp (R_{B1} hoặc R_{B2}) hở mạch (hình 4.22c). Tiếp giáp base – emitter của một transistor bị hở mạch hoặc bị ngắn mạch.

4.2 ĐO THỬ FET

4.2.1 CÁC KIỂU HOẠT ĐỘNG CỦA FET

Cũng như trường hợp transistor lưỡng cực, FET được đo thử thông số cơ bản cả động và tĩnh. Đo thử tĩnh cho thấy sự đáp ứng của FET đối với các biến đổi dc . Đo thử động cho thấy đáp ứng với ac hoặc các tín hiệu. FET hoạt động theo ba kiểu. Mặc dù cả JFET và MOSFET đều làm việc theo nguyên lý dòng “kênh” được điều khiển bằng điện trường nhưng cơ chế điều khiển của hai loại là khác nhau, dẫn đến các đặc tính khác nhau. Sự khác nhau chủ yếu giữa JFET và MOSFET là ở đặc tính cổng. Đầu vào của JFET đóng vai trò (tác dụng) như diode được phân cực ngược, trong khi đầu vào của MOSFET giống như tụ điện.

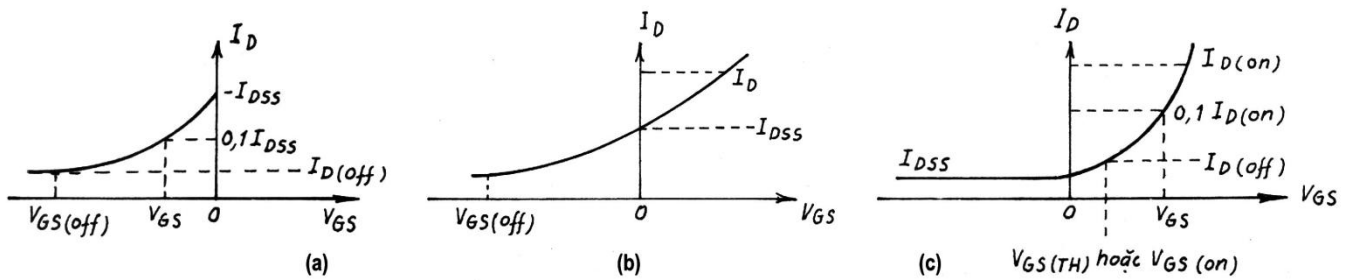
a) FET kiểu nghèo [Depletion mode]

FET chỉ nghèo (đặc tuyến truyền đạt như ở hình 4.23a) có dòng máng (I_D) lớn đối với điện áp cổng bằng 0. Không dùng điện áp cổng thuận (tức điện áp phân cực thuận cổng-nguồn dương đối với FET kênh n). Dòng máng lớn nhất khi điện áp cổng-nguồn (V_{GS}) bằng 0. Dòng máng giảm theo điện áp phân cực ngược vào cổng, tức là I_D giảm khi V_{GS} ngược tăng.

b) FET kiểu nghèo / tăng cường [Depletion / Enhancement mode]

FET nghèo / tăng cường (hình 4.23b) cũng có dòng máng đáng kể khi $V_{GS} = 0$ (nhưng không lớn như loại chỉ nghèo). Tăng dòng máng bằng cách đưa điện áp phân cực thuận cổng-nguồn và giảm bằng cách đặt điện áp phân cực ngược cổng-nguồn. Đối với JFET được dùng như loại nghèo / tăng cường, dòng

máng có thể tăng bằng điện áp cổng chỉ đến khi tiếp giáp pn công-nguồn trở nên phân cực thuận, vì tại thời điểm này sự tăng thêm của điện áp cổng thuận không tạo ra sự tăng trong dòng máng.



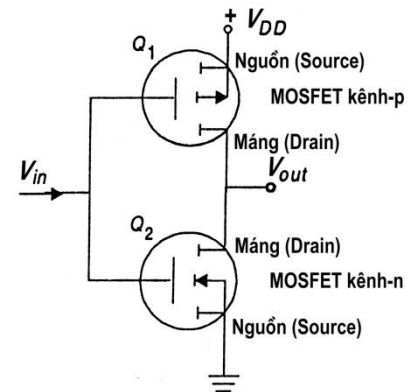
Hình 4.23: Các kiểu hoạt động và đặc tính truyền đạt đơn giản hóa của FET.

c) FET kiểu tăng cường [Enhancement mode]

FET chỉ tăng cường (hình 4.23c) có dòng máng nhỏ hoặc bằng 0 khi điện áp cổng bằng 0. Dòng máng không xuất hiện cho đến khi có điện áp cổng thuận lớn hơn 0 tùy loại, gọi là *điện áp ngưỡng* $V_{GS(TH)}$. Khi đã đạt đến ngưỡng, đặc tính dòng máng tăng mạnh.

d) CMOS.

Khi MOSFET kênh- p và MOSFET kênh- n được nối với nhau, tạo thành MOS hồ bổ [Complementary MOS] hay CMOS. Cấu kiện kiểu CMOS được sử dụng phổ biến trong các công logic do các CMOS tiêu tán công suất cực kỳ thấp (vào khoảng vài picowatt). Các mạch bằng CMOS được dùng trong các vệ tinh, các máy tính bỏ túi, các đồng hồ số, v. v. . . mà ở đó thường chú trọng nguồn cung cấp rất nhiều. Một loại công phủ định [NOT] điển hình dựa trên cấu trúc CMOS như mạch ở hình 4.24. Khi V_{in} có mức logic 1 (mức điện áp dương trên mức ngưỡng), Q_2 sẽ dẫn điện, nên V_{out} có mức logic 0. Khi V_{in} có mức logic 0, (điện áp âm hay mức điện áp dương thấp hơn mức ngưỡng), Q_2 sẽ giữ ở trạng thái ngưng dẫn [OFF], Q_1 sẽ dẫn, do vậy V_{out} có mức logic 1, tức là có chức năng phủ định mức tín hiệu vào hay chức năng của công NOT.



Hình 4.24: Cấu trúc CMOS.

4.2.2 XỬ LÝ MOSFET

Hãy thận trọng khi sử dụng các FET. Các MOSFET là cấu kiện nhạy cảm với điện tích tĩnh của cơ thể người, do lớp dioxide silicon rất mỏng, nên điện áp do điện tích tĩnh có thể làm hỏng MOSFET. Vì vậy, các hãng sản xuất bao gói các MOSFET sau khi nối các chân với nhau bằng một vòng dây.

Không được tháo hay lắp các FET khi nguồn cung cấp đang bật [ON], do các xung quá độ được tạo ra có thể làm hỏng FET. Việc kết nối điện áp máng đến cổng là rất nguy hiểm do mức V_D cao có thể đánh thủng lớp dioxide silicon cách điện.

Để ngăn ngừa khả năng gây hư hỏng do tích tĩnh điện khi di chuyển và làm việc với MOSFET, trước hết phải ngắt nguồn cung cấp. Nếu MOSFET cần phải tháo ra thì tay người thao tác sẽ phải cùng mức điện thế với khối chứa mà từ đó cấu kiện được tháo ra. Thực hiện bằng cách đặt một tay lên bộ máy trước khi tháo MOSFET. Nếu MOSFET được nối với bộ đo thử bên ngoài, thì đặt tay cầm MOSFET lên panel của bộ đo thử và nối dây đất từ bộ đo thử vào chân MOSFET (hoặc để cầm MOSFET).

Khi xử lý MOSFET các chân của MOSFET phải nối với nhau. Thường thực hiện bằng vòng hoặc lò xo ngắn mạch. Khi đo thử MOSFET thì nối dây của bộ đo thử vào MOSFET (hợp lý là nối dây cực nguồn trước), rồi mới tháo vòng ngắn mạch ra khỏi các điện cực.

Khi hàn hoặc tháo MOSFET, đầu mỏ hàn phải ở điện thế đất (tức không nạp tĩnh điện). Nối một dây có đầu kẹp từ thân của dụng cụ hàn vào bộ máy. Không nên dùng mỏ hàn kiểu súng để hàn MOSFET.

Ngắt nguồn vào mạch trước khi đưa MOSFET vào hoặc lấy ra (hoặc các module chân cắm chứa đựng MOSFET). Sự phát sinh nhất thời của điện áp khi các đầu cực để riêng rẽ có thể làm hỏng MOSFET.

4.2.3 MẠCH BẢO VỆ MOSFET

Do vấn đề xả tĩnh điện, nên thường có một số dạng mạch bảo vệ cho các MOSFET. Thông thường,

mạch bảo vệ dưới dạng diode hoặc các diode gắn liền như một phần vật liệu gốc của MOSFET. Có thể bỏ qua các mạch bảo vệ, ngoại trừ khi đo thử điện áp đánh thủng.

Khi đo thử điện áp đánh thủng MOSFET, đặc điểm quan trọng cần lưu ý là điện áp đánh thủng là mức điện áp của cấu kiện bảo vệ (diode) mà không phải của MOSFET. Ngoài ra, các trang số liệu đôi khi ghi là *điện áp ghim của diode bảo vệ* (thường được biết như mức *điện áp khuỷu* - V_{KNEE}).

Với các phép đo thử bất kỳ thì điện áp công hoặc điện áp vào không được vượt quá trị số khuỷu, mặc dù điện áp cực nguồn, cực máng có thể cao hơn.

4.2.4 ĐO THỬ ĐIỆN ÁP ĐIỀU KHIỂN FET

Điện áp cổng-nguồn (V_{GS}) được xem là điện áp (hoặc tín hiệu) điều khiển của FET, tức là V_{GS} điều khiển dòng máng-nguồn (I_D). $V_{GS(OFF)}$ là điện áp cổng cần có để giảm dòng máng-nguồn (I_D) về 0 hoặc đến trị số đã xác định nào đó gần bằng 0. $V_{GS(TH)}$ là điện áp cổng bắt đầu xuất hiện dòng I_D chỉ với kiểu tăng cường. Một số trang số liệu ghi $V_{GS(off)}$ như mức điện áp cổng tạo ra dòng I_D là 1pA hoặc 1nA.

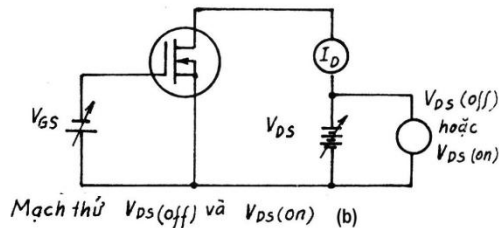
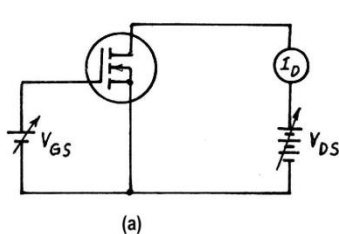
a) Đo thử $V_{GS(off)}$

Hình 4.25c, là mạch cơ bản dùng để đo thử $V_{GS(off)}$, chỉ áp dụng cho FET kiểu nghèo và kiểu nghèo / tăng cường, trong đó V_{DS} được điều chỉnh đến trị số cố định, và điện áp phân cực ngược V_{GS} được điều chỉnh cho đến khi I_D có trị số không đáng kể được xác định. Thực chất đây là phép đo thử trị số ngắt dòng (cut-off). Ví dụ, trang số liệu của FET 3N128 kênh-n ghi là V_{DS} là 15V và I_D là 50 μ A, V_{GS} trong khoảng từ - 0,5V đến - 8V đối với I_D là 50 μ A. Theo chỉ dẫn, V_{DS} phải ít nhất bằng 1,5 lần mức $V_{GS(off)}$ để có chế độ hoạt động của mạch phù hợp.

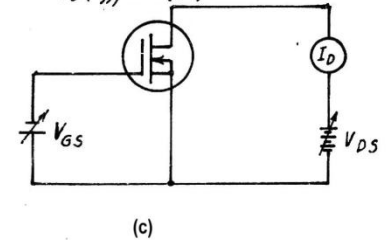
b) Đo thử $V_{GS(TH)}$ hoặc $V_{GS(on)}$

$V_{GS(TH)}$ hoặc $V_{GS(on)}$ thực chất giống như thông số $V_{GS(off)}$, ngoại trừ là $V_{GS(TH)}$ và $V_{GS(on)}$ thường chỉ áp dụng cho cấu kiện tăng cường. Dùng mạch đo thử cơ bản hình 4.25a, nhưng V_{GS} được nối để có phân cực thuận (cực cổng dương đối với kênh N). Cần phải có điện áp cổng-nguồn phân cực thuận để có dòng I_D chảy trong cấu kiện kiểu tăng cường. Điều chỉnh V_{GS} tăng dần từ 0V cho đến khi I_D đạt đến trị số xác định. Ví dụ, FET MRF137 có $V_{GS(TH)}$ điển hình là 3V với I_D là 25mA.

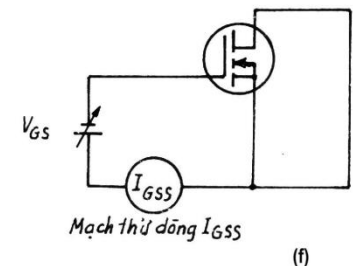
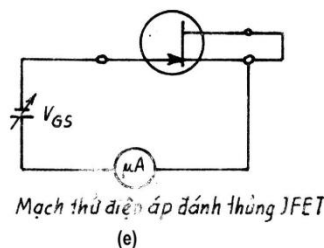
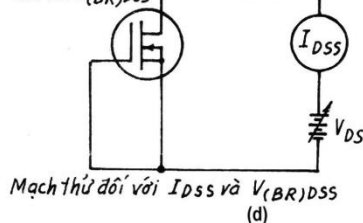
V_{GS} là điện áp phân cực thuận đối với
phép đo $V_{GS(TH)}$, $V_{GS(on)}$, $I_D(on)$



V_{GS} là phân áp ngược đối với $V_{GS(off)}$,
 $I_D(off)$ và $V_{(BR)DSS}$



Không nối cực nền với nguồn (khi có thể)
đối với $V_{(BR)DSS}$



Hình 4.25: Mạch đo thử điện áp điều khiển, điện áp làm việc, dòng làm việc, và điện áp đánh thủng FET.

4.2.5 ĐO THỬ ĐIỆN ÁP LÀM VIỆC CỦA FET

Điện áp máng-nguồn (V_{DS}) được xem là điện áp làm việc của FET. Thông thường, điều quan tâm duy nhất là V_{DS} không được vượt quá trị số lớn nhất ghi ở trang số liệu. Tuy nhiên, trong phần lớn các ứng dụng V_{DS} ít nhất cần phải có trị số 1,5 lần V_{GS} .

Khi sử dụng FET làm chuyển mạch hoặc bộ ngắt quãng (bộ rung), các thông số $V_{DS(on)}$ và $V_{DS(off)}$ đòi

khi xuất hiện ở trang số liệu. $V_{DS(on)}$ tương tự điện áp bão hòa trong BJT. $V_{DS(off)}$ là mức điện áp máng-nguồn tại đó I_D tăng rất ít đối với sự tăng điện áp máng-nguồn, với V_{GS} được giữ ở 0V. Đôi khi còn gọi là điện áp thất V_P . Tuy nhiên, V_P thường dùng cho JFET hơn là cho MOSFET. Các trị số khác nhau của V_{DS} phụ thuộc điện trở nguồn R_S , điện trở cực máng R_D hoặc điện trở máng-nguồn R_{DS} . Tất cả các trị số trên là trị số dc tĩnh và ít khi có ở trang số liệu, mà các trị số động thường quan trọng hơn nhiều.

a) Đo thử $V_{DS(off)}$ và $V_{DS(on)}$ bão hòa

Mạch đo thử điện áp bão hòa cơ bản như ở hình 4.25b. Đo thử bão hòa thường chỉ quan tâm khi FET được sử dụng trong các ứng dụng chuyển mạch hoặc rung, khi đo giữ cố định trị số của V_{GS} , và tăng V_{DS} cho đến khi I_D đạt lớn nhất hoặc tăng rất ít khi tăng thêm V_{DS} . Chú ý không được tăng vượt quá mức V_{DS} lớn nhất trong khi đo thử. Thông thường, $V_{DS(on)}$ được thực hiện đo thử với vài trị số đặc biệt của V_{GS} , ngược lại $V_{DS(off)}$ thực hiện đo thử với $V_{GS} = 0$ (công ngắt mạch với nguồn).

4.2.6 ĐO THỬ DÒNG LÀM VIỆC CỦA FET

Dòng máng-nguồn (I_D) được xem như dòng làm việc của FET. I_D tương đương với dòng collector ở BJT. Thông thường, chỉ cần chú ý là không được vượt quá mức dòng I_D lớn nhất cho ở trang số liệu.

Ở một số trang số liệu có các thông số $I_{D(on)}$ và $I_{D(off)}$. $I_{D(on)}$ là trị số dòng tùy ý (thường là gần bằng mức dòng danh định lớn nhất) xác định tại mức dòng trong kiểu hoạt động tăng cường (hình 4.24). $I_{D(off)}$ là mức dòng tương ứng với điện áp $V_{GS(off)}$. Khi FET hoạt động ở kiểu chỉ tăng cường, trị số $I_{D(off)}$ cho ở trang số liệu là mức dòng tương ứng với $V_{GS(TH)}$.

a) Đo thử I_{DSS}

Mạch đo thử cơ bản I_{DSS} cho ở hình 4.25. Cách đo thử này dùng cho cấu kiện kiểu chỉ nghèo và nghèo / tăng cường. Như ở hình vẽ, V_{DS} được điều chỉnh ở trị số cố định nào đó và $V_{GS} = 0$ (công nối với nguồn). I_{DSS} là mức dòng chảy ứng với mức điện áp phân cực 0V. Ví dụ, đối với FET 3N128 ghi ở điều kiện $V_{DS} = 15V$ và $V_{GS} = 0V$, có I_D trong khoảng từ 5mA đến 25mA.

b) Đo thử $I_{DS(on)}$

$I_{DS(on)}$ thực chất giống như thông số I_{DSS} , ngoại trừ là $I_{DS(on)}$ thường dùng cho cấu kiện tăng cường (loại nghèo / tăng cường, và loại tăng cường). Dùng mạch đo thử cơ bản ở hình 4.25. Ở kiểu tăng cường, V_{GS} cần phải được phân cực thuận (công dương đối với kênh N) để có dòng I_D , còn đối với kiểu nghèo / tăng cường không cần phân cực thuận công-nguồn vẫn có dòng I_D . Tuy vậy, $I_{D(on)}$ là mức dòng gần lớn nhất (hoặc mức dòng bão hòa). Khi đo thử, V_{GS} và V_{DS} được điều chỉnh đến các trị số cố định, và đo trị số dòng $I_{D(on)}$ sau cùng.

c) Đo thử $I_{D(off)}$

Mạch đo thử $I_{D(off)}$ giống như mạch đo thử $V_{GS(off)}$ ở hình 4.25. Vì $I_{D(off)}$ là dòng xuất hiện tương ứng với $V_{GS(off)}$. Điều chỉnh V_{DS} và V_{GS} ở các trị số cố định và cuối cùng đo trị số $I_{D(off)}$. Chẳng hạn, FET 3N128 ở điều kiện ghi là $V_{DS} = 20V$, $V_{GS} = -8V$ thì dòng I_D lớn nhất là 50 μ A.

Ở các cấu kiện tăng cường, trị số của $I_{D(off)}$ là I_D xuất hiện tương ứng với $V_{GS(TH)}$. Cho nên trị số cố định của V_{GS} luôn luôn là điện áp phân cực thuận.

4.2.7 ĐO THỬ ĐIỆN ÁP ĐÁNH THÙNG FET

Điện áp đánh thùng là đặc tính kỹ thuật đặc biệt quan trọng của FET. Có một số đặc điểm kỹ thuật để chỉ rõ điện áp lớn nhất có thể áp dụng cho các yếu tố khác nhau gồm:

Điện áp đánh thùng công-nguồn $V_{(BR)GSS}$ là điện áp đánh thùng với ngắn mạch cực máng-nguồn, cũng là điều kiện ở đặc tính đánh thùng tiếp giáp công-kênh (diode PN ở JFET và lớp oxide ở MOSFET), vì cực nguồn và cực công liên quan đến kênh dẫn. Chú ý rằng, đối với MOSFET $V_{(BR)GSS}$ sẽ đánh thùng vật lý lớp oxide.

$V_{(BR)DGO}$ là điện áp đánh thùng cực máng - cực nguồn về thực chất có đặc điểm kỹ thuật như $V_{(BR)GSS}$, ngoại trừ là $V_{(BR)DGO}$ biểu thị sự đánh thùng từ cổng đến máng. $V_{(BR)DGO}$ dùng cho JFET là đúng hơn, nhưng cũng xuất hiện ở trang số liệu của MOSFET.

a) Đo thử điện áp đánh thùng JFET

Đối với JFET, $V_{(BR)GSS}$ là mức điện áp lớn nhất có thể đặt vào công-kênh dẫn đến sự đánh thùng tiếp giáp công-kênh. Như mạch đo ở hình 4.25e, mức điện áp ngược cao tăng dần đặt vào giữa cực công và cực nguồn. Sự đánh thùng tiếp giáp có thể xác định bằng dòng cổng (khác với mức dòng tiêu chuẩn I_{GSS}) vốn cho thấy sự bắt đầu điều kiện hiệu ứng thác lũ (V_A).

b) Đo thử điện áp đánh thủng MOSFET

Đối với MOSFET, $V_{(BR)GSS}$ là điện áp đánh thủng cổng-nguồn và là điện áp lớn nhất mà không phải là điện áp thử. Các phép thử thường chỉ tiến hành trong quá trình chế tạo (như một phần của thử phá hủy để xác lập sự đánh thủng đối với loại cấu kiện cụ thể). Thay vào đó, một số trang số liệu ghi $V_{(BR)DSS}$ (đối với MOSFET tăng cường). Như mạch đo ở hình 4.25d, cho thấy $V_{(BR)DSS}$ được thực hiện với ngắn mạch cực cổng và cực nguồn, vì không cần phân cực ngược để ngắt (cut-off) đối với cấu kiện tăng cường (cũng là mạch để đo I_{DSS}). Với $V_{GS} = 0$, điều chỉnh tăng dần V_{DS} cho đến khi có dòng I_D xuất hiện khá lớn (không phải đánh thủng phá hỏng). Ví dụ, MFR137 ghi rõ $V_{(BR)DSS} = 65V$ nhỏ nhất với $V_{GS} = 0$ và $I_D = 10mA$.

4.2.8 ĐO THỬ DÒNG RÒ CỰC CỔNG CỦA FET

Rò cực cổng là đặc tính quan trọng của FET, vì độ rò liên quan trực tiếp đến điện trở vào. Khi dòng rò cực cổng cao, điện trở vào thấp và ngược lại. Dòng rò cực cổng thường được xác định theo I_{GSS} (dòng phân áp ngược cổng-nguồn với ngắn mạch máng-nguồn) và là số đo của trở kháng đầu vào ngắn mạch ở trạng thái tĩnh.

a) Đo thử I_{GSS}

Mạch đo thử như ở hình 4.25f, $V_{DS} = 0$ (ngắn mạch cực máng với cực nguồn), điều chỉnh V_{GS} đến trị số đã định, và đo dòng rò I_{GSS} cuối cùng. Ví dụ, FET MRF137 với các điều kiện đo ghi là $V_{DS} = 0$ và $V_{GS} = 20V$, thì I_{GSS} không được vượt quá $1\mu A$ tại $25^\circ C$.

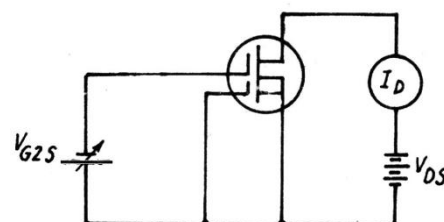
4.2.9 ĐO THỬ FET CỔNG KÉP

Cùng với các đặc tính trên, FET cổng kép có các đặc tính kỹ thuật khác cần phải tiến hành đo thử. Ví dụ, với MOSFET cổng kép, cả hai cổng đều điều khiển dòng I_D . Kết quả là có nhiều trang số liệu kỹ thuật thể hiện điện áp của một cổng tác động đến I_D như thế nào khi cực cổng còn lại được giữ ở điện áp xác định hoặc ở $0V$. Tương tự, có trang số liệu cho biết độ rò cực cổng hoặc dòng cực cổng bị tác động bởi điện áp cực cổng còn lại. Đối với các ứng dụng thực tế, đặc tính cổng kép quan trọng nhất gồm có điện áp ngắt, điện áp đánh thủng và dòng cổng.

a) Đo thử $V_{G1S(off)}$ và $V_{G2S(off)}$

Phép đo thử điện áp ngưng dùng cho cấu kiện cổng kép, hoạt động theo kiểu nghèo và nghèo / tăng cường. Cấu kiện cổng kép cũng có thể đo thử $V_{GS(off)}$ như mục 4.2.4a, khi nối cả hai cổng với nhau.

Mạch đo thử cơ bản ở hình 4.26, dùng để đo $V_{G1S(off)}$ và $V_{G2S(off)}$. Cả hai trường hợp đều phải điều chỉnh V_{DS} đến trị số xác định, một cổng được phân cực thuận ở trị số xác định, cổng còn lại được phân cực ngược. Điều chỉnh điện áp phân cực ngược V_{G1S} hoặc V_{G2S} cho đến khi I_D có trị số nhỏ không đáng kể, biểu hiện trạng thái ngắt.



Hình 4.26: Mạch đo thử FET cổng kép.

b) Đo thử điện áp đánh thủng cổng kép

MOSFET cổng kép thường cần phải đo thử điện áp đánh thủng thuận và nghịch giữa cổng-nguồn. Mạch đo thử cơ bản hình 4.26. V_{DS} và một cổng ở $0V$ (cả hai ngắn mạch với cực nguồn). Điện áp thay đổi được đưa đến cổng còn lại và đo dòng cổng. Ví dụ, để đo $V_{(BR)G1SSF}$, của MOSFET 40841 ghi V_{DS} và V_{G2S} là $0mV$ và I_{G1SSF} là $100\mu A$ với V_{G1} điển hình là $9V$ được đặt vào cổng G_1 . Đo $V_{(BR)G1SSR}$ theo cùng cách đo điện áp đánh thủng thuận, ngoại trừ là cực cổng được phân cực ngược. Kết quả là như nhau (I_{G1SSR} là $100\mu A$ đối với 40841). $V_{(BR)G2SSR}$ cũng đo bằng cách như trên, ngoại trừ là cổng 1 được nối với cực nguồn và điện áp được đặt vào cổng 2.

c) Đo thử dòng cổng kép

Đo thử dòng cổng kép cũng dùng mạch cơ bản để đo thử điện áp đánh thủng cổng như ở hình 4.26. Sự khác nhau trong quy trình là điện áp cực cổng được điều chỉnh đến trị số xác định và đo dòng kết quả. Ví dụ, để đo I_{G1SSF} , MOSFET với điều kiện đo ghi là V_{DS} và V_{GRS} là $0V$ và V_{G1} là $6V$ sẽ xuất hiện dòng I_{G1SSF} lớn nhất là $60nA$. Đo I_{G1SSR} theo cùng cách, nhưng V_{G1S} là $-6V$. Dòng I_{G2SSF} và I_{G2SSR} đo theo cùng cách đo dòng trên cổng 1, nhưng cổng 1 được nối với cực nguồn và điện áp được đặt vào cổng 2.

d) Đo thử I_{DS}

Phép đo này dùng cho các FET cổng kép hoạt động kiểu nghèo và nghèo / tăng cường. Cấu kiện cổng kép cũng có thể đo thử như đối với phép đo I_{DSS} ở mục 4.2.6 khi cả hai cổng được nối với nhau.

Mạch đo thử I_{DS} như ở hình 4.26, điều chỉnh điện áp V_{DS} đến trị số xác định, công 1 ngắn mạch với cực nguồn, và điều chỉnh điện áp đặt trên công 2 đến trị số xác định; I_{DS} được coi như cách đo thử dòng xuất hiện với phân áp 0, mặc dù một công có phân áp thuận. Ví dụ, 4084 với điều kiện đo ghi là V_{DS} là 15V, V_{G1S} là 0V và V_{G2S} là +4V, thì dòng I_D điển hình đo được là 10mA.

4.2.10 ĐO THỬ CÁC ĐẶC TÍNH ĐỘNG CỦA FET

Khác với các đặc tính tĩnh ở trên, các đặc tính động (ac hoặc tín hiệu) của FET áp dụng như nhau cho các loại FET. Tuy nhiên các điều kiện và sự thể hiện của đặc tính động phụ thuộc phần lớn vào ứng dụng đã xác định. Mục này không xét các ứng dụng của FET mà đề cập vào quy trình đo thử đặc tính động của FET.

a) Tham số y

Đo thử tham số y được xem như là phép thử nghiệm động quan trọng nhất phù hợp với bất kỳ ứng dụng nào của FET. Đo thử tham số y xác định 4 dẫn nạp cơ bản (độ dẫn nạp thuận, độ dẫn nạp ngược, dẫn nạp vào và dẫn nạp ra) cần cho thiết kế mạch FET. *Độ dẫn nạp thuận* (cũng được hiểu như *độ hỗ dẫn*) có ghi ở tất cả các bản số liệu của FET, mặc dù có thể gọi bằng tên khác. Ví dụ, MFR137 ghi độ dẫn nạp thuận là g_{fs} (trị số điển hình là 750mmhos).

Theo định nghĩa đơn giản thì *dẫn nạp* là nghịch đảo của trở kháng. Trở kháng (Z) là tổ hợp của điện trở (R , phần thực) và hư kháng (X , phần ảo). Dẫn nạp (y) gồm điện dẫn (g , phần thực) và điện nạp (j_b , phần ảo). Vậy, g là nghịch đảo của R và j_b là nghịch đảo của X .

Để xác định g , lấy nghịch đảo của R ; hoặc tính R , lấy nghịch đảo của g . Z biểu thị theo Ohm. Dẫn nạp y là nghịch đảo của trở kháng tính theo mho hoặc millimho (mmho). Chẳng hạn như trở kháng Z là 50Ω , thì dẫn nạp là 20mmho ($1/50\Omega = 0,02\text{mho} = 20\text{mmho}$).

Tham số y là biểu diễn của dẫn nạp dưới dạng:

$$y_i = g_i + j_{bi}$$

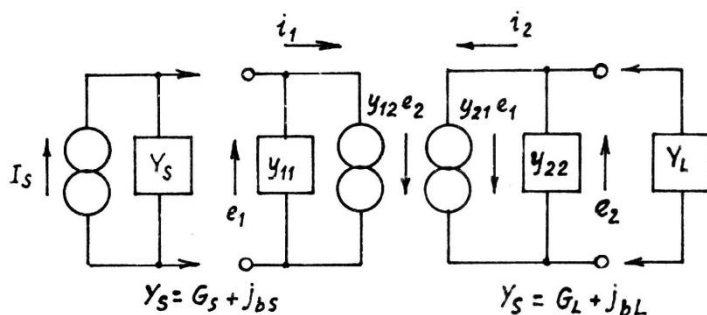
trong đó: g_i là phần thực (điện dẫn) của dẫn nạp đầu vào; j_{bi} là phần ảo (điện nạp) của dẫn nạp đầu vào; và y_i là dẫn nạp đầu vào (nghịch đảo của Z).

Biểu thức $y_i = g_i + j_{bi}$ biểu diễn tham số y ở dạng tọa độ vuông góc. Một số trang số liệu của nhà chế tạo cho tham số y dưới dạng tọa độ cực.

b) Bốn tham số y cơ bản

Hình 4.27, là mạch tương đương tham số y của FET. Chú ý là tham số y có thể biểu diễn bằng số hoặc bằng chữ dưới dòng. Biểu diễn theo dạng chỉ số dưới dòng bằng chữ là phổ biến.

Các lưu ý dưới đây dùng để chuẩn hóa tên gọi tham số y. Chữ s ở chỉ số dưới dòng chỉ hoạt động kiểu nguồn-chung của FET.



Hình 4.27: Mạch tương đương tham số y của FET.

y_{11} là dẫn nạp đầu vào và tương đương với y_{is}

y_{12} là độ hỗ dẫn ngược và tương đương với y_{rs}

y_{21} là độ hỗ dẫn thuận và tương đương với y_{fs}

y_{22} là dẫn nạp đầu ra và tương đương với y_{os}

Dẫn nạp đầu vào với $Y_L = \text{vô cùng}$ (ngắn mạch tải) được biểu diễn như sau:

$$y_{11} = g_{11} + j_{b11} = di_1 / de_1 \quad (\text{với } e_2 = 0) \quad (4.1)$$

nghĩa là y_{11} bằng độ chênh lệch điện áp e_1 chia cho độ chênh lệch vi phân của dòng i_1 với điện áp e_2 ở mức 0V. Các dòng và điện áp liên quan như ở mạch hình 4.27.

Một số trang số liệu không cho y_{11} ở bất kỳ tần số nào, mà thay vào đó cho điện dung vào C_{iss} . Ví dụ, MRF137 ghi C_{iss} là 48pF ở tần số 1MHz (điện dung vào sẽ được xem xét ở mục 4.2.12). Nếu giả sử rằng điện dẫn vào là hoàn toàn (hoặc phần lớn) dung tính, thì có thể tính trở kháng vào bằng cách nhân điện dung vào C_{iss} với $6.28f$ (f là tần số tính theo Hz) rồi tính nghịch đảo.

Vì dẫn nạp là nghịch đảo của trở kháng, dẫn nạp được xác định bằng cách nhân điện dung vào với 6,28f (ở đây dẫn nạp là dung tính). Ví dụ, nếu tần số là 100MHz, điện dung vào C_{iss} là 9pF, thì dẫn nạp vào là: $6,28 \times (100 \times 10^6) \times (9 \times 10^{-12}) \approx 5$ hoặc 6mmho.

Dẫn nạp thuận (hoặc hỗ dẫn) với $Y_L = \infty$ (ngắn mạch tải) được viết như sau:

$$y_{21} \text{ (hoặc } g_{fs}) = g_{21} + j_{b21} = di_2 / de_1 \text{ (với } e_2 = 0) \quad (4.2)$$

nghĩa là y_{21} bằng độ chênh lệch dòng ra i_2 chia cho độ chênh lệch điện áp vào e_1 với điện áp $e_2 = 0V$. Nói cách khác y_{21} biểu diễn độ chênh lệch dòng ra đối với độ chênh lệch điện áp vào.

Dẫn nạp ra với $Y_S = \infty$ (ngắn mạch cổng-nguồn hoặc đầu vào) được biểu diễn theo:

$$y_{22} = g_{22} + j_{b22} = di_2 / de_2 \text{ (với } e_1 = 0) \quad (4.3)$$

Dẫn nạp ngược, với $Y_S = \infty$ (ngắn mạch cổng-nguồn hoặc đầu vào) được biểu diễn theo:

$$y_{12} = g_{12} + j_{b12} = di_1 / de_2 \text{ (với } e_1 = 0) \quad (4.4)$$

y_{12} thường không được xem là tham số quan trọng của FET, nhưng y_{12} có thể có trong các phương trình liên quan để thiết kế mạch RF.

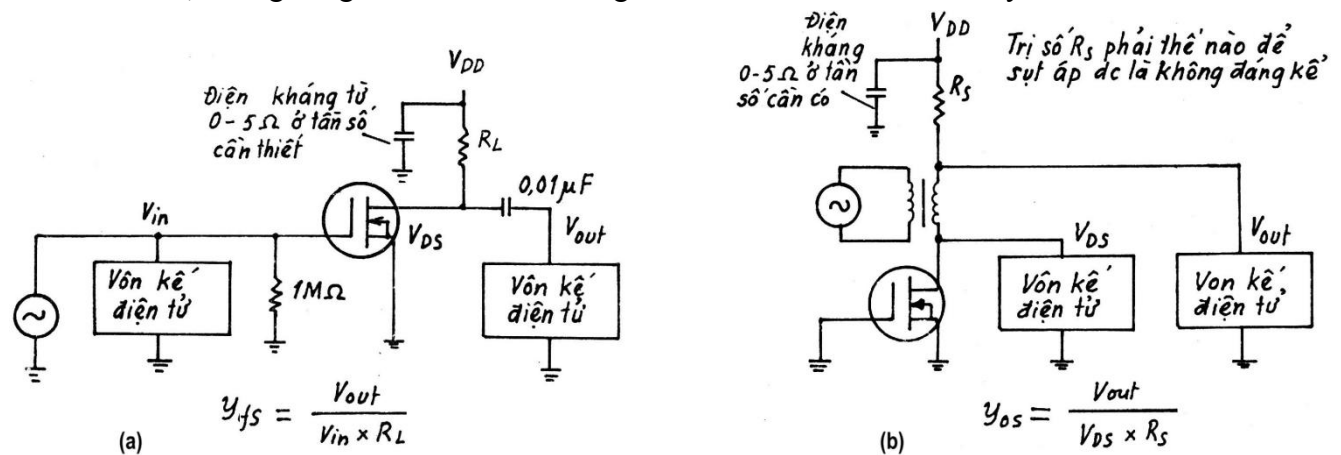
c) Đo tham số dẫn nạp (tham số y)

Tham số dẫn nạp thường không cho sẵn hoặc cho ở dạng thuận tiện. Trong thực tế thiết kế, phải đo tham số y bằng thiết bị đo thử. Quan trọng là khi đo tham số y là phép đo được thực hiện với điều kiện mô phỏng điều kiện mạch đã được thiết kế hoàn chỉnh. Ví dụ nếu điện áp nguồn, điện áp phân cực và tần số làm việc không đồng nhất với mạch hoàn chỉnh thì các phép đo thử nghiệm có thể bị sai lệch.

Phương pháp cơ bản để đo tham số y của FET là đo trực tiếp thông số (như sự thay đổi ở đầu ra tương ứng với thay đổi ở đầu vào).

d) Đo trực tiếp độ dẫn nạp thuận (y_{fs} , g_{fs} , y_{21})

Hình 4.28a, là mạch đo cơ bản để đo trực tiếp độ dẫn nạp thuận (độ hỗ dẫn thuận). Mặc dù trên hình vẽ một kiểu FET, nhưng cùng mạch đo có thể dùng để đo cho cấu kiện đơn bất kỳ.



Hình 4.28: (a) Mạch đo trực tiếp độ dẫn nạp thuận y_{fs} . (b) Mạch đo trực tiếp độ dẫn nạp ra y_{os} .

Trị số của R_L cần phải thích hợp để độ sụt áp tạo ra bởi dòng máng của FET là không đáng kể và mức điện áp làm việc (V_{DS} đối với FET) là đúng với mức điện áp nguồn cung cấp đã cho (V_{DD}) và dòng làm việc (I_D). Ví dụ, nếu I_D là 10mA, V_{DD} là 20V và V_{DS} là 15V, sụt áp trên R_L cần phải là 5V ở mức dòng 10mA. Vậy trị số của R_L là $5V/0,01A = 500\Omega$.

Trong quá trình đo thử, điều chỉnh nguồn tín hiệu đến tần số cần đo. Biên độ nguồn tín hiệu V_{in} điều chỉnh đến mức thích hợp, bằng 1V hoặc 100mV. Trị số của y_{fs} (g_{fs} hoặc y_{21}) được tính theo biểu thức:

$$y_{fs} = \frac{V_{out}}{V_{in} \times R_L} \quad (4.5)$$

Tính theo mho (mmho, hoặc μmho). Ví dụ, giả sử R_L là 1000Ω, v_{in} là 1V và v_{out} là 8V, thì trị số của y là

$8/(1 \times 1000) = 0,008\text{mho} = 8\text{mmho} = 8000\mu\text{mho}$.

e) Đo trực tiếp dẫn nạp ra (y_{os}, y_{22})

Hình 4.28b, là mạch đo trực tiếp dẫn nạp ra điển hình. Trị số của R_1 cần phải đảm bảo để tạo nên sụt áp không đáng kể (vì V_{DC} phải giữ ở mức đã định đối với V_{DD} và I_D đã cho). Trong khi đo thử, nguồn tín hiệu được điều chỉnh đến tần số cần thiết. Đo v_{out} và v_{DS} . Tính trị số y_{os} hoặc y_{22} theo biểu thức:

$$y_{os} = \frac{v_{out}}{v_{DS} \times R_S} \quad (4.6)$$

Một số trang số liệu không cho biết y_{os} hoặc y_{22} , mà cho điện dung ra C_{oss} (xem mục 4.2.13), chẳng hạn như MRF137 có C_{oss} là 54pF. Dẫn nạp ra được tính bằng điện dung ra nhân với 6,28f.

f) Đo trực tiếp dẫn nạp vào (y_{is}, y_{11})

Mặc dù y_{is} hoặc y_{11} không phải là thông số quan trọng đối với FET, nhưng cần phải biết trị số của y_{is} để tính mạch phối hợp trở kháng của bộ khuếch đại RF dùng FET. Nếu cần xác định phần ảo (j_{bis}) thì dùng đồng hồ đo dẫn nạp hoặc đồng hồ đo R_X .

Hầu hết các trang số liệu FET cho điện dung vào C_{iss} (xem mục 4.2.12), chẳng hạn như MRF137 ghi C_{iss} là 48pF. Dẫn nạp vào được tính bằng cách nhân điện dung vào với 6,28f.

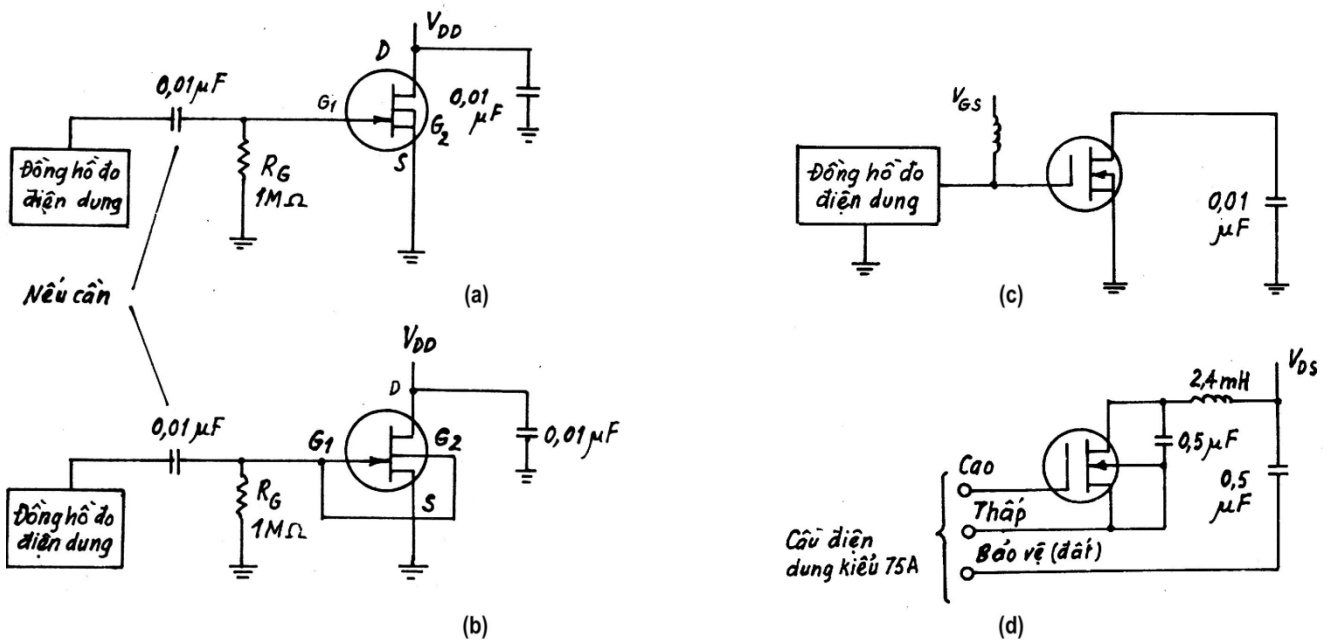
g) Đo trực tiếp hệ số truyền dẫn ngược (y_{rs}, y_{12})

Mặc dù y_{rs} cũng không phải là thông số quan trọng đối với FET, nhưng cần biết trị số y_{rs} để tính mạch phối hợp trở kháng (ở một số quy trình thiết kế). Phần thực (g_{rs}) được giữ bằng 0 đối với mọi điều kiện và tại tất cả các tần số, phần ảo (j_{brs}) không thay đổi theo điện áp, dòng và tần số. Điện nạp ngược thay đổi và với các điều kiện xác định có thể tạo ra hồi tiếp không mong muốn từ đầu ra đến đầu vào, nên phải tính toán đối với thiết kế bộ khuếch đại RF để ngăn ngừa hồi tiếp gây nên dao động. Nếu cần xác định phần ảo (j_{brs}) thì dùng đồng hồ đo dẫn nạp hoặc đồng hồ đo R_X .

Phần lớn các trang số liệu của FET đều cho điện dung truyền ngược C_{rss} (mục 4.2.14). Chẳng hạn như MRF137 ghi C_{rss} là 11pF. Tính độ dẫn nạp ngược bằng cách nhân điện dung truyền ngược với 6,28f.

4.2.11 HỆ SỐ KHUYẾT ĐẠI CỦA FET

Hệ số khuếch đại của FET thường không có ở hầu hết các trang số liệu do sự khuếch đại thường không có giá trị lớn trong phần lớn các áp dụng tín hiệu nhỏ của FET (thường dùng hệ số khuếch đại



Hình 4.29: Mạch đo thử C_{iss} của JFET (a), (b); và của MOSFET (c), (d).

công suất kiểu nguồn-chung g_{ps} nhiều hơn). Hệ số khuếch đại xác định mối quan hệ giữa điện áp tín hiệu ra và điện áp tín hiệu vào khi mức dòng ra giữ không đổi, hoặc hệ số khuếch đại bằng $\Delta V_{DS} / \Delta V_{GS}$ khi I_D giữ không đổi. Cũng có thể tính hệ số khuếch đại bằng y_{fs} / y_{os} .

4.2.12 ĐO THỬ ĐIỆN DUNG VÀO CỦA FET

Điện dung vào (C_{iss}) là điện dung vào kiểu nguồn-chung khi ngắn mạch đầu ra và được dùng thay thế cho y_{is} ở tần số thấp, do y_{is} có dung tính hoàn toàn ở tần số thấp. Để xác định trị số gần đúng của y_{is} ở tần số thấp (dưới 1MHz) cần phải nhân C_{iss} với $6,28f$, kết quả là j_{bis} hoặc phần ảo của y_{is} . Ở tần số thấp, g_{is} có thể được xem như bằng 0. C_{iss} là đặc tính quan trọng đối với FET trong ứng dụng làm chuyển mạch hoặc mạch rung, do điện áp chuyển mạch lớn ở cực cổng phải xuất hiện trên điện dung C_{iss} .

a) Đo thử C_{iss}

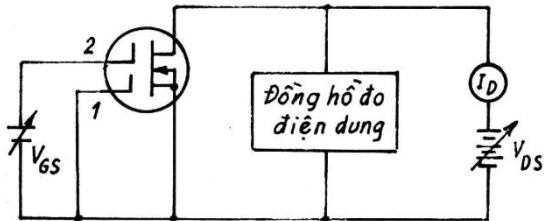
Mạch ở hình 4.29a, b, c, d, là mạch cơ bản để đo thử C_{iss} . Hình 4.29a, b, dùng cho JFET, còn hình 4.29c, d, cho MOSFET. Đối với MOSFET cổng kép, phép đo điện dung là phép đo giữa cổng 1 và tất cả các điện cực khác. Với MOSFET cổng đơn, phép đo điện dung là phép đo giữa cực cổng và tất cả các điện cực khác.

Mạch ở hình 4.29c, là mạch đo cho MOSFET, cần phải đặt vào điện áp V_{GS} xác định, mà không cần V_{DS} . Mạch ở hình 4.29d, sử dụng cầu đo điện dung ba đầu (cao, thấp, và đầu bảo vệ hoặc đất).

Sử dụng hai mạch đo là do một số trang số liệu về MOSFET cho V_{DS} , I_D , và V_{GS} ở mức xác định khi đo C_{iss} . Các trang số liệu khác định rõ $V_{DS} = 0$ và đôi khi $V_{GS} = 0V$.

4.2.13 ĐO THỬ ĐIỆN DUNG RA CỦA FET

Điện dung ra C_{oss} là điện dung ra của mạch nguồn-chung với một đầu vào ngắn mạch. Mạch ở hình 4.30, là mạch cơ bản để đo thử C_{oss} Mặc dù vẽ FET cổng kép, mạch cũng dùng cho FET cổng đơn. Tuy nhiên, với FET cổng đơn, đặt $V_{GS} = 0V$ (cổng ngắn mạch với cực nguồn).



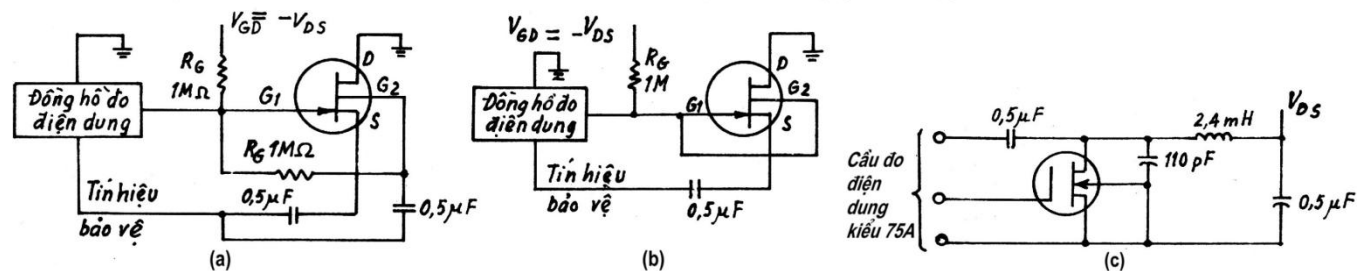
Hình 4.30: Mạch đo thử C_{oss} của FET.

4.2.14 ĐO THỬ ĐIỆN DUNG TRUYỀN NGƯỢC

Điện dung truyền ngược C_{rss} được xác định như điện dung truyền ngược nguồn-chung với đầu vào ngắn mạch. C_{rss} thường dùng thay cho y_{rs} , dẫn nạp truyền ngược ngắn mạch, vì y_{rs} gần như là hoàn toàn dung tính ở dải tần số hữu dụng của đa số FET. C_{rss} cũng là yếu tố quan trọng chính với FET dùng làm chuyển mạch. C_{rss} nạp và phóng trong khoảng thời gian chuyển mạch.

a) Đo thử C_{rss}

Hình 4.31a, b, là mạch đo thử cơ bản của C_{rss} . Hình 4.31a,b, dùng cho JFET, còn hình 4.31c, dùng cho MOSFET. Cách đo ba đầu dùng cho mọi trường hợp. Đối với MOSFET cổng kép, cổng 2 và cực nguồn được đưa trở về đầu bảo vệ và thực hiện phép đo điện dung giữa cổng 1 và cực máng.



Hình 4.31: (a), (b) Mạch đo thử C_{rss} của JFET, (c) Mạch đo thử C_{rss} của MOSFET.

4.2.15 ĐO THỬ ĐIỆN DUNG THÀNH PHẦN CỦA FET

Giữa các bộ phận của FET đều có một điện dung nào đó. Một số điện dung có ảnh hưởng đến đặc tính động của FET. Điện dung tiếp giáp giữa đế-máng $C_{d(sub)}$ là điện dung thành phần quan trọng nhất của FET. $C_{d(sub)}$ thường có ở trang số liệu của FET dùng làm chuyển mạch, do $C_{d(sub)}$ xuất hiện song song với tải trong mạch chuyển mạch và được nạp và phóng giữa hai mức logic trong thời gian chuyển mạch. Điện dung máng-nguồn C_{ds} là đặc tính kỹ thuật khác có ở một số trang số liệu của FET chuyển mạch. C_{ds} cũng xuất hiện song song với tải trong các ứng dụng chuyển mạch và logic. Điện dung giữa các thành phần của FET có thể đo bằng đồng hồ đo điện dung. Không cần cách mắc mạch đặc biệt khi đo thử. Một số trang số liệu ghi rõ cách mắc mạch và điều kiện xác định như tất cả các thành phần còn lại

được nối với cực nguồn, hoặc cực cổng nối với cực nguồn.

4.2.16 ĐO THỬ ĐIỆN TRỞ KÊNH DẪN CỦA FET

Điện trở kênh dẫn là đặc tính quan trọng của FET dùng làm chuyển mạch. Điện trở kênh biểu thị điện trở khối của kênh kết nối giữa cực máng và cực nguồn và gọi là $r_{d(on)}$, r_{DS} , R_{DS} , R_{ds} , $r_{d(off)}$, v. v. . . tùy trang số liệu của các hãng chế tạo FET.

Trong thực tế, có 2 đặc tính kỹ thuật của điện trở kênh liên quan đến các ứng dụng chuyển mạch là đặc tính đóng "on" và ngắt "off". Đặc tính "on" là điện trở kênh khi FET được phân cực dẫn. Ở FET kiểu nghèo, trạng thái dẫn có thể được tạo ra bằng điện áp phân cực 0 ($V_{GS} = 0$). Ở kiểu tăng cường, trạng thái dẫn yêu cầu phân cực thuận. Ngược lại, trạng thái ngưng dẫn của FET kiểu nghèo cần phải có điện áp phân cực ngược ($< V_{GS(off)}$), còn với kiểu FET tăng cường, trạng thái ngưng dẫn cần điện áp phân cực bằng 0 ($< V_{GS(TH)}$).

a) Đo thử $r_{ds(on)}$ và $r_{ds(off)}$

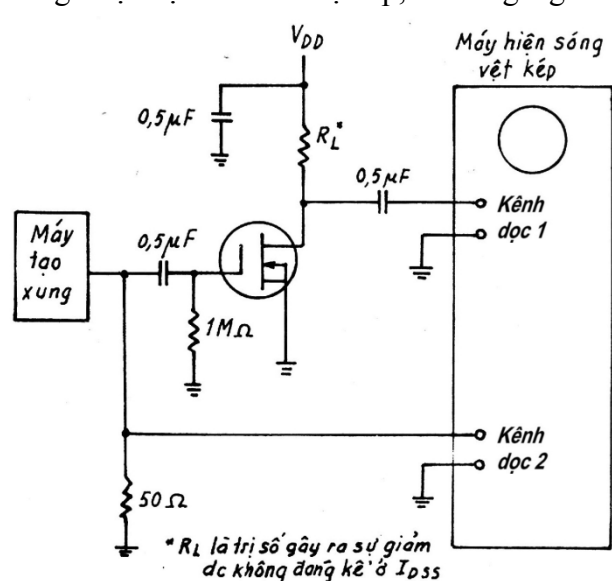
Hình 4.32, là mạch cơ bản để đo thử cả hai điện trở kênh. Đối với FET kiểu nghèo / tăng cường, $r_{ds(on)}$ được đo bằng cách điều chỉnh V_{GS} đến 0V (hoặc đơn giản là ngắt mạch cực cổng và cực nguồn). Điều chỉnh nguồn điện áp ac đến trị số thích hợp (1V, 10V, v. v. . .), đo dòng kênh. Trị số $r_{ds} = V/I$. Nếu FET là loại chỉ tăng cường thì cần phải có điện áp điều khiển phân cực thuận đặt ở cổng và điều chỉnh V_{GS} đến trị số xác định.

Mạch hình 4.32, cũng có thể dùng để đo điện trở kênh "off" $r_{ds(off)}$, nhưng điều kiện phân cực cổng là ngược

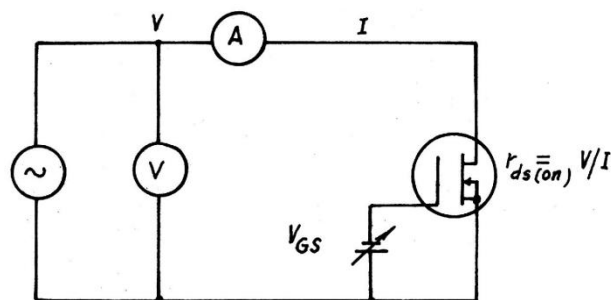
lại với phép đo $r_{ds(on)}$. Đối với FET kiểu nghèo và kiểu nghèo / tăng cường, cực cổng cần phải có điện áp phân cực ngược bằng cách điều chỉnh V_{GS} đến trị số xác định. Đối với FET kiểu chỉ tăng cường, cực cổng phải được ngắt mạch với cực nguồn. Mạch hình 4.32, cũng dùng để đo điện trở kênh dẫn của FET cổng kép. Thông thường, cách đơn giản nhất là nối cả hai cổng với nhau, nhưng cũng có một số trang số liệu ghi rõ phân áp cố định ở 1 hoặc cả 2 cổng. Số liệu tham khảo điện trở "on" của một MOSFET điển hình là khoảng 200Ω , và điện trở "off" là lớn hơn $10^{10}\Omega$.

4.2.17 ĐO THỬ ĐẶC TÍNH CHUYỂN MẠCH CỦA FET

Cách đo thử đặc tính chuyển mạch của BJT cũng áp dụng cho FET như thực hiện việc xác định các thông số của xung vào và ra. Mạch ở hình 4.21, là mạch đo thử đặc tính chuyển mạch của FET (thời gian tăng, thời gian giảm, thời gian trễ và thời gian tồn tại xung). Máy hiện sóng phải có đáp tuyến tần số rộng và đặc tính truyền đạt tốt (thời gian tăng nhanh hơn xung sử dụng). Các kênh dọc của máy hiện sóng được định chuẩn điện áp, kênh ngang chuẩn theo thời gian. FET được đo thử bằng cách đưa xung



Hình 4.33: Mạch đo thử đặc tính chuyển mạch của FET.



Hình 4.32: Mạch đo thử $r_{ds(on)}$ và $r_{ds(off)}$.

vào cổng đồng thời với một đầu vào dọc của máy hiện sóng. Trong một số trường hợp còn đưa điện áp phân cực vào cực cổng của FET. Tín hiệu đầu ra của FET đưa vào đầu vào dọc còn lại của máy hiện sóng. So sánh hai xung (đầu vào và đầu ra của FET) về thời gian tăng, thời gian giảm, thời gian trễ, thời gian tồn tại xung, dạng v.v. . . Đặc tính xung ra của FET được so với đặc tính kỹ thuật của FET.

4.2.18 ĐO THỬ ĐỘ KHUYẾT ĐẠI CỦA FET

Trang số liệu của FET dùng khuếch đại thường ghi đặc tính khuếch đại như độ khuếch đại công suất ở một tần số xác định với điều kiện đo thử xác định (như V_{GS} , V_{DD} , và I_D).

Độ khuếch đại được biểu thị theo dB, đôi khi là trị số lớn nhất hoặc nhỏ nhất. Ví dụ, MRF137 có độ khuếch đại công suất nguồn-chung (G_{ps}) điển hình là 16dB ở 150MHz với V_{DD} là 28V và I_D là 25mA và

công suất ra (P_{out}) là 30W. G_{ps} nhỏ nhất là 13dB với cùng điều kiện đo thử. Ở 400MHz, G_{ps} điển hình giảm xuống gần 7,7dB.

Cách đo thử Y_{fs} ở mục 4.2.10, có thể dùng để xác định độ khuếch đại của FET. Tuy nhiên, phép đo thử không cho biết độ khuếch đại ở mạch đang làm việc. Cách đo thử đúng duy nhất của độ khuếch đại là để FET hoạt động trong mạch đang làm việc và đo độ khuếch đại thực tế. Phương pháp thực tế nhất là cho FET làm việc ở mạch sử dụng. Tuy nhiên, nếu có mạch đo thử độ khuếch đại chuẩn hoặc đa năng để đo thử FET được thuận tiện.

4.2.19 CÁC SAI HỒNG TRONG TRANSISTOR HIỆU ỨNG TRƯỜNG.

Một số sai hỏng thông thường ở các FET gồm:

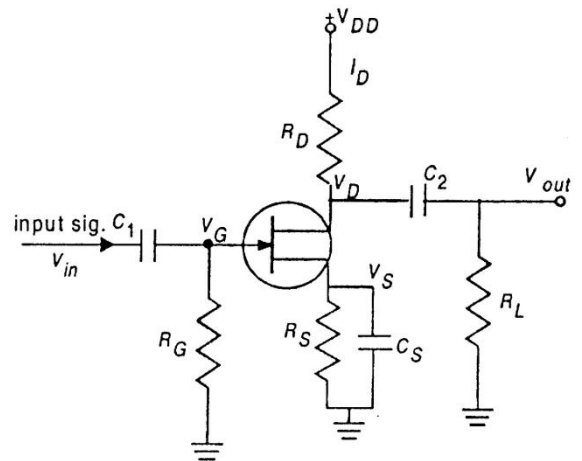
1. Cổng có thể bị hở mạch.
2. Cực nguồn có thể bị hở mạch.
3. Cực máng có thể bị hở mạch.
4. Giữa cực nguồn và cực máng có thể trở nên bị ngắn mạch.
5. Lớp cách điện bằng dioxide Silicon có thể bị đánh thủng trong các MOSFET.
6. Cực đế có thể trở nên bị hở mạch.
7. Cổng - Nguồn trong JFET có thể bị ngắn mạch.
8. Cổng - Máng trong JFET có thể trở thành bị ngắn mạch.

Khi một transistor hiệu ứng trường hỏng, thì cần phải thay thế. Thông thường FET là cấu kiện bán dẫn rất tin cậy. Trước khi nghi ngờ các FET bị hỏng, hãy thử thực hiện các phép đo để đảm bảo rằng không có hư hỏng ở cấu kiện nào hay kết nối khác trong mạch liên quan tới FET.

a) Phân tích hư hỏng trong một mạch khuếch đại bằng FET điển hình.

Hình 4.34, là một mạch khuếch đại bằng FET kênh- n điển hình, theo kiểu mạch cực nguồn-chung.

Do có dòng I_D , R_S sẽ có mức điện áp dương so với đất (0V). Cổng (G) đang có mức 0Vdc, có mức điện áp âm so với cực nguồn (S), tức là cổng được phân cực ngược. Tín hiệu đặt vào cổng thông qua tụ ghép C_1 . Khi tín hiệu làm thay đổi mức phân cực, dòng máng sẽ thay đổi qua R_D nên điện áp ra tại cực máng (D) sẽ thay đổi. Tín hiệu ra lấy trên điện trở tải R_L thông qua một tụ ghép tầng C_2 . Tụ rẽ mạch cực nguồn C_S sẽ tạo đường nối đất đối với dòng tín hiệu và do đó tránh hồi tiếp âm. Ở mạch bình thường, không có hư hỏng, điện áp dc tại cực cổng bằng 0, tại cực nguồn có mức điện áp dương (khoảng một phần mười V_{DD}), điện áp tại cực máng dương (khoảng 50% mức V_{DD}) và điện áp trên tải bằng 0. Điện áp tín hiệu vào (v_{in}) tại cổng có biên độ nhỏ (trong dải millivolt) và V_{out} lớn (dải Volt). Các hư hỏng điển hình trong mạch FET ở hình 4.34, được liệt kê trong bảng 4.3, bảo dưỡng sửa chữa mạch. Lưu ý rằng, điện áp tín hiệu ac sẽ được chòng chập trên mức điện áp dc, do đó nếu không có dòng dc, thì tín hiệu ac cũng không có.



Hình 4.34: Mạch khuếch đại bằng FET.

Bảng 4.3: Các sai hỏng điển hình trong các mạch FET.

Trạng thái	Các sai hỏng
1. FET hở mạch	Không có dòng máng, nên V_D sẽ bằng V_{DD} và v_{out} sẽ bằng 0, V_S sẽ bằng 0.
2. FET bị ngắn mạch	V_{DS} bằng 0, và V_S sẽ cao. Không có ảnh hưởng của tín hiệu lên I_D , nên $v_{out} = 0$.
3. R_G bị đứt	Không có mạch dc đối với các hạt tải điện thiểu số nên sẽ có tích tụ tại cực cổng và sẽ làm thay đổi mức điện áp phân cực.
4. C_1 đứt	Tín hiệu sẽ không đưa đến cổng, nên không có tín hiệu ra, nhưng các thông số dc vẫn không thay đổi.
5. C_1 ngắn mạch	Điện áp dc nếu có trong nguồn tín hiệu, sẽ được cung cấp đến

6. C_2 hở mạch	công cùng với tín hiệu vào (v_{in}) sẽ làm thay đổi mức điện áp phân cực.
7. C_2 bị ngắn mạch	$v_{out} = 0$. Không có thay đổi ở các thông số dc . Có mức điện áp dc nào đó sẽ được đặt đến R_L , nên sẽ làm thay đổi mức phân cực của tầng tiếp theo.
8. R_D hở mạch	$V_D = 0, V_S = 0, I_D = 0, v_{out} = 0$.
9. R_D bị ngắn mạch	$V_D = V_{DD}$.
10. R_S hở mạch	Toàn bộ V_{DD} sẽ có tại cực nguồn thông qua kênh dẫn, có thể đánh thủng C_S . Tín hiệu ra (v_{out}) sẽ bằng 0.
11. R_S hoặc C_S bị ngắn mạch	Mất điện áp phân cực âm. Nên I_D sẽ tăng lên, dẫn đến trạng thái bão hòa.
12. C_S hở mạch	Xuất hiện hồi tiếp âm, làm giảm hệ số khuếch đại. Không ảnh hưởng lên các thông số dc .

4.3 ĐO THỬ THYRISTOR VÀ SCR

Tên gọi chỉnh lưu có điều khiển và thyristor chỉ các cấu kiện bán dẫn có cấu trúc bốn lớp hoặc liên quan, thường dùng trong các ứng dụng điều khiển điện tử. Các cấu kiện quen thuộc nhất là SCR, SCS, chuyển mạch 4 lớp, triac, diac, SUS, SBS và GTO.

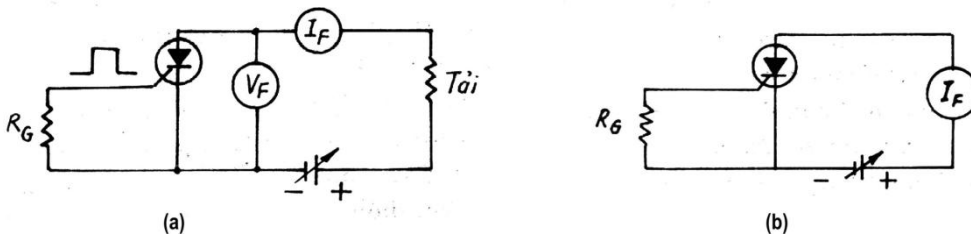
4.3.1 NGUYÊN LÝ CƠ BẢN CỦA SCR VÀ THYRISTOR

Chỉnh lưu có điều khiển tương tự như diode nhưng có điểm khác biệt chính là SCR phải được khởi động hoặc turn-on bằng nguồn điện áp ngoài.

SCR có điện trở thuận và ngược lớn (tức không có dòng chảy qua khi chưa kích khởi). Khi được kích dẫn, điện trở thuận giảm xuống gần bằng 0 (hoặc nhỏ 1 đến 2V) nên có dòng thuận lớn, giống như diode cơ bản. Điện trở ngược giữ ở mức cao, nên không có dòng ngược chảy qua SCR, do đó SCR thường dùng để chỉnh lưu nguồn ac . Dòng thuận chảy liên tục khi còn điện áp thuận đặt vào. Nếu ngắt bỏ điện áp thuận thì dòng thuận ngưng và chỉnh lưu có điều khiển ngắt "turn off". Trong các ứng dụng, phần lớn các loại chỉnh lưu có điều khiển thực chất là cùng một kiểu (hoặc có cải biến đôi chút) nhưng được sản xuất dưới các tên thương mại hoặc các thiết kế khác nhau. Tên gọi *Thyristor* dùng cho nhiều kiểu chỉnh lưu có điều khiển. Thyristor được xác định như một chuyển mạch bán dẫn, có sự hồi tiếp xuất hiện trong hoạt động bình thường. Thyristor có thể là cấu kiện có hai, ba hoặc bốn điện cực, và có khả năng hoạt động theo cả một và hai chiều.

4.3.2 ĐO THỬ CÁC THÔNG SỐ CỦA SCR

Các thông số quan trọng nhất của SCR thường được xem xét gồm: điện áp thuận, điện áp chặn thuận, dòng ngắt thuận, điện áp anode ngược, điện áp chặn ngược v.v. . . Các thông số đo thực tế có thể được so sánh với các thông số ở trang số liệu của chỉnh lưu có điều khiển và cấu kiện thyristor thông thương.



Hình 4.35: (a) Mạch đo thử cơ bản ở trạng thái làm việc thuận; (b) Mạch đo thử cơ bản ở trạng thái ngắt thuận.

Điện áp thuận là sụt áp giữa anode và cathode khi SCR ở trạng thái dẫn. Dòng anode thuận là trị số dòng từ anode qua cathode của SCR ở trạng thái làm việc.

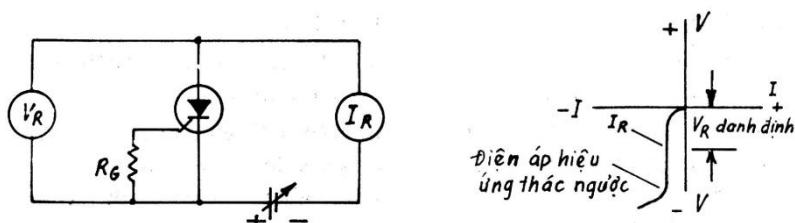
Điện áp chặn thuận là mức điện áp phân cực thuận trên anode-cathode lớn nhất của SCR chưa chuyển sang trạng thái dẫn khi dòng công bằng 0. Điện áp vượt quá mức ngắt thuận là trị số của điện áp anode thuận mà tại đó SCR chuyển sang trạng thái dẫn. Cách mắc mạch đo thử ở điều kiện làm việc thuận như ở hình 4.35a.

Dòng ngắt thuận là mức dòng anode chảy qua SCR khi ở trạng thái chặn thuận (phân cực thuận anode-

cathode), đôi khi còn gọi là dòng rò thuận. Hình 4.35b, là mạch đo thử cơ bản để đo dòng ngắt thuận. *Điện áp anode ngược* là trị số điện áp phân cực ngược anode-cathode. Điện áp ngược định mức của SCR là mức điện áp ngược đỉnh (PIV).

Điện áp chặn ngược là mức điện áp anode-cathode ngược lớn nhất (khi dòng công bằng 0) mà SCR có thể chịu được trước khi đánh thủng do điện áp như điện áp ngược đỉnh của diode thông thường.

Dòng ngược là dòng chảy qua SCR từ cathode sang anode ở điều kiện xác định của điện áp ngược và nhiệt độ. Cách mắc mạch đo thử cơ bản ở trạng thái ngược như ở mạch hình 4.36.

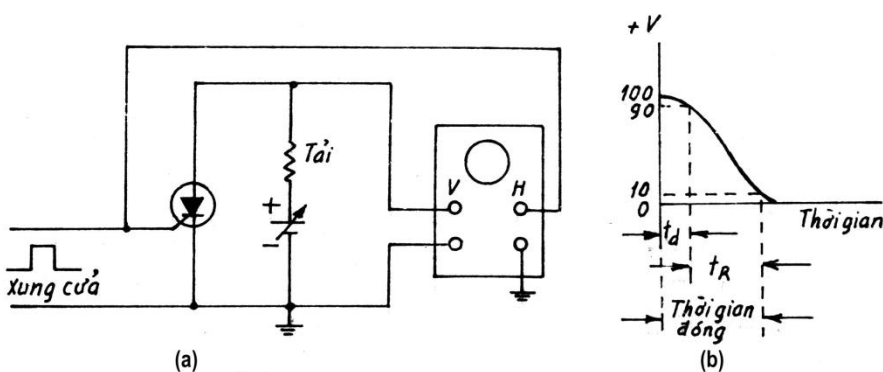


Hình 4.36: Mạch đo thử cơ bản trạng thái ngược của SCR.

Dòng giữ (holding current) là mức dòng nhỏ nhất chảy qua anode của thyristor đang dẫn mà cấu kiện không chuyển sang trạng thái ngắt (off).

Nhiệt độ tiếp giáp trong chỉnh lưu có điều khiển hoặc thyristor thường là nhiệt độ của cả ba tiếp giáp. Vì tất cả các thông số của thyristor đều phụ thuộc nhiệt độ, nên cần phải xem xét nhiệt độ làm việc của cấu kiện khi thực hiện phép đo thử nghiệm bất kỳ, nhất là rất quan trọng khi đo dòng giữ và thời gian trễ.

Thời gian trễ là khoảng thời gian giữa lúc bắt đầu có xung công và “thời điểm” tại đó mức điện áp chặn thuận giảm xuống 10% của biên độ lớn nhất. Hình 4.37, là mạch đo thử cơ bản để đo độ trễ và hình hiển thị trên máy hiện sóng, trong đó thời gian trễ là khoảng thời gian tiếp theo (ngay sau khi có xung công) cần để điện áp anode giảm đến mức 90% của trị số ban đầu. Thời gian trễ sẽ giảm khi tăng dòng công.



Hình 4.37: Mạch đo độ trễ của SCR.

Thời gian tăng là khoảng thời gian trong đó xung ra thay đổi từ 10% đến 90% của biên độ lớn nhất. Ở hình 4.37, thời gian tăng là khoảng thời gian cần để điện áp anode giảm từ 90% đến 10% của giá trị ban đầu.

Thời gian mở (turn on) thường được thể hiện như tổ hợp của thời gian trễ cộng với thời gian tăng.

Thời gian ngắt (turn off) là khoảng thời gian giữa lúc bắt đầu ngưng dẫn của SCR và thời điểm điện áp anode tăng trở lại mà SCR không dẫn. Khi SCR được kích dẫn và điện áp anode là dương thì SCR sẽ dẫn điện. Khi điện áp anode chuyển sang bán kỳ âm (xoay chiều) thì SCR ngưng dẫn. Tuy nhiên, nếu anode chuyển sang bán kỳ dương ngay lập tức (tín hiệu cao tần) thì SCR có thể dẫn trở lại mặc dù không có xung kích dẫn đặt vào công, tức là cần phải có một độ trễ nào đó giữa thời điểm SCR bắt đầu ngưng và thời điểm điện áp anode dương trở lại. Độ trễ như vậy được gọi là thời gian ngắt.

Các yếu tố ảnh hưởng đến thời gian ngắt:

Nhiệt độ tiếp giáp Thời gian ngắt tăng khi nhiệt độ tiếp giáp tăng.

Dòng thuận và tốc độ giảm của điện áp anode Thời gian ngắt tăng theo dòng thuận và tốc độ giảm điện áp anode tăng.

Dòng hồi phục Nếu SCR phải chịu phân cực ngược (anode âm) ngay lập tức sau điều kiện dẫn thuận (như xuất hiện với dòng xoay chiều và điện áp anode giảm từ dương đến âm ở mỗi bán kỳ), thì dòng ngược (hoặc dòng hồi phục) chảy từ anode đến cathode. Bản chất của dòng hồi phục giống như dòng hồi phục của diode thông thường. Thời gian ngắt sẽ giảm khi dòng ngược (hay dòng hồi phục) tăng.

Tốc độ tăng của điện áp thuận Khi tốc độ tăng biên độ của điện áp thuận tăng thì thời gian ngắt tăng. **Tốc độ tăng (dV/dt)**. Khi điện áp anode-cathode tăng nhanh thì thyristor có thể bắt đầu dẫn mà không cần xung kích khởi và chưa đạt đến điện áp đánh thủng, nên gọi là *hiệu ứng tốc độ* hoặc *hiệu ứng dV/dT* ($V/\mu s$) hoặc đôi khi gọi là hiệu ứng dI/dT ($A/\mu s$).

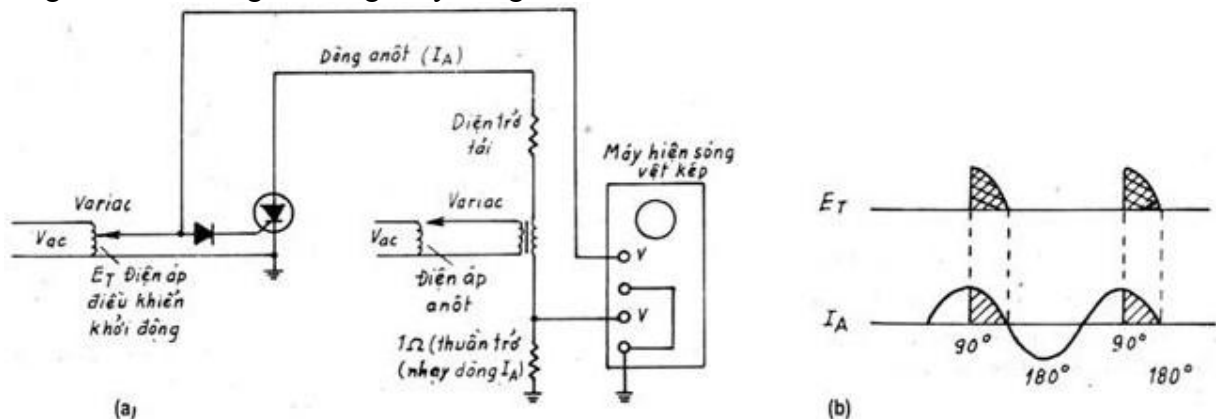
Tốc độ tăng lớn nhất. Mỗi thyristor có trị số tốc độ tăng tới hạn, nghĩa là nếu điện áp (hoặc dòng) tăng nhanh hơn trị số tăng của tốc độ lớn nhất thì cấu kiện dẫn (có hoặc không có kích khởi) mặc dù điện áp anode thực sự chưa vượt mức điện áp đánh thủng danh định. Đặc tính tăng của tốc độ lớn nhất đặc biệt quan trọng khi tín hiệu là dạng xung mà không phải là tín hiệu sin được đặt vào anode.

4.3.3 ĐO THỬ SCR và THYRISTOR CƠ BẢN

Cũng như đối với transistor và diode, SCR cần phải có nhiều thử nghiệm trong quá trình sản xuất. Cách đo thử đơn giản và toàn diện nhất đối với SCR là để SCR làm việc trong mạch tương tự điều kiện mạch thực tế (thường với nguồn *ac* và tải thích hợp ở anode, tín hiệu *ac* hoặc xung ở cổng) rồi đo góc dẫn trên máy hiện sóng vệt kép. Với cách đo thử này điện áp kích dẫn và điện áp anode cũng như dòng tải được điều chỉnh đến các điều kiện làm việc động bình thường (hoặc bất thường) và ghi kết quả. Ví dụ, điện áp kích dẫn có thể điều chỉnh trên mức kích dẫn nhỏ nhất và lớn nhất giả định, hoặc có thể ngắt kích dẫn và giảm điện áp anode đến mức điện áp ngắt thực. Phương pháp góc dẫn sẽ thử tất cả các đặc tính quan trọng của SCR, ngoại trừ đóng, ngắt và tốc độ tăng.

a) Đo thử góc dẫn

Có thể sử dụng máy hiện sóng vệt kép để đo góc dẫn của SCR hoặc thyristor như mạch đo ở hình 4.38, trong đó một kênh của máy hiện sóng sẽ hiện hình mức dòng anode, trong khi kênh còn lại hiện hình điện áp kích dẫn. Cả hai vệt phải được chuẩn theo điện áp. Đo dòng tải anode thông qua điện trở thuần 1Ω , nên sụt áp trên điện trở là bằng với mức dòng. Ví dụ, nếu chỉ thị 3V thu được trên vệt của máy hiện sóng sẽ là mức dòng 3A đang chảy trong mạch anode.



Hình 4.38: (a) Mạch đo góc dẫn của SCR. (b) Dạng sóng góc dẫn trên máy hiện sóng.

Điện áp kích dẫn được chỉ thị trực tiếp trên kênh còn lại của máy hiện sóng. Chú ý là diode ở mạch kích dẫn để cung cấp tín hiệu kích dẫn *dc* trong mạch *ac*. Do tín hiệu kích dẫn đồng bộ với dòng anode (cung cấp từ một nguồn), nên phần chu kỳ kích dẫn trong đó có dòng anode chảy qua là góc dẫn.

Quy trình đo thử góc dẫn của SCR như sau:

1. Mắc mạch như ở hình 4.38. Bật nguồn cho máy hiện sóng. Đặt quét và đồng bộ ở mức Internal (quét trong).
2. Đưa nguồn vào SCR. Điều chỉnh điện áp kích dẫn, điện áp anode và dòng anode đến mức theo yêu cầu. Điện áp anode có thể đo bằng cách tạm thời di chuyển đầu đo của máy hiện sóng (đầu đo đang được mắc để đo điện áp cực cổng) đến anode.
3. Điều chỉnh điều khiển quét của máy hiện sóng và đồng bộ để có hai hoặc ba chu kỳ ổn định của mỗi dạng sóng trên màn hình.
4. Trên cơ sở của xung kích dẫn bằng 180° , xác định góc của dòng anode bằng cách đối chiếu với vệt của điện áp kích dẫn. Ví dụ trên hình hiện ở hình 4.38, dòng anode bắt đầu chảy ở 90° và dừng ở 180° , sẽ cho góc dẫn là 90° .

Chú ý rằng, nếu cấu kiện đo thử là triac (hoặc tương tự như SBS) thì hình hiện quá trình dẫn ở cả hai

bán kỳ.

5. Để xác định mức điện áp kích dẫn cần thiết nhỏ nhất và lớn nhất thì phải thay đổi điện áp kích dẫn từ 0 đến khoảng hoạt động dự kiến, và chú ý mức của điện áp kích dẫn khi anode bắt đầu dẫn.

6. Để xác định mức điện áp đánh thủng, thì ngắt điện áp kích dẫn và chuyển đầu que đo của máy hiện sóng đến anode. Tăng điện áp anode cho đến khi bắt đầu dẫn và ghi mức điện áp anode tương ứng.

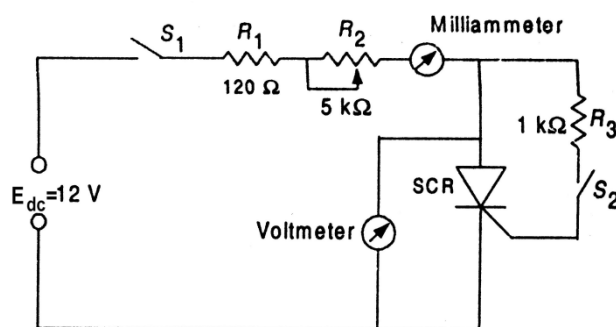
4.3.4 CÁC SAI HỒNG ĐIỆN HÌNH Ở CÁC MẠCH SỬ DỤNG THYRISTOR.

Mặc dù thyristor là các cấu kiện tin cậy nhưng cũng có một số sai hỏng liên quan tới các thyristor gồm:

1. Điện áp đánh thủng thấp.
2. Mất chức năng điều khiển của công.
3. Hở mạch giữa anode với cathode (do di/dt cao, trong đó di là độ biến thiên ở dòng anode trong khoảng thời gian dt).
4. Ngắn mạch giữa anode và cathode (do dv/dt cao, trong đó dv là độ biến thiên ở điện áp anode trong khoảng thời gian dt).
5. Hở mạch giữa công và cathode.
6. Ngắn mạch giữa công và cathode.
7. Hở ở mạch kích dẫn cho SCR.

4.3.5 MẠCH ĐO THỬ ĐƠN GIẢN SCR

Các SCR có cùng đặc tính như các diode và có thể đo thử bằng cách đo điện trở giữa công và cathode. Ở trạng thái phân cực thuận, tiếp giáp pn của SCR vào khoảng từ 100Ω đến 500Ω , còn ở điều kiện phân cực ngược vào khoảng $100k\Omega$. Mạch dùng cho việc đo thử SCR bằng multimeter như ở hình 4.39. Các bước đo như sau:

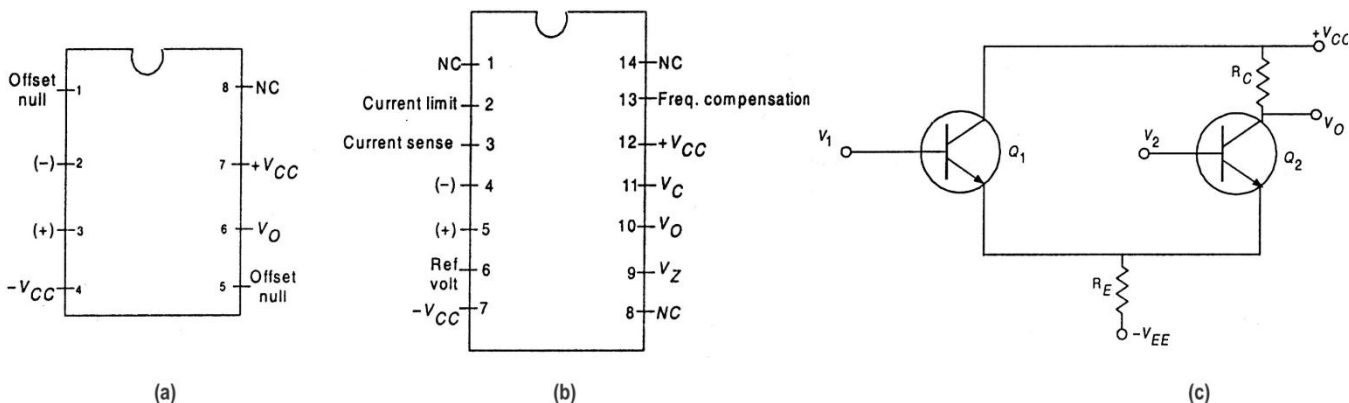


Hình 4.39: Thiết lập mạch đo thử SCR.

1. Đóng S_1 , đặt biến trở $5k\Omega$ ở vị trí = 0, chỉ thị trên milliammeter sẽ rất thấp, điển hình là $50\mu A$, do SCR ngưng dẫn. Số chỉ thị của đồng hồ đo điện áp [Voltmeter] vào khoảng 12V.
2. Đóng S_2 , để kích xung vào công, SCR sẽ dẫn, milliammeter sẽ chỉ thị mức dòng cao, khoảng 100mA, voltmeter chỉ thị khoảng 1V, tức là mức sụt áp thuận giữa anode và cathode của SCR.
3. Tăng dần điện trở của biến trở $5k\Omega$ cho đến khi SCR chuyển sang ngưng dẫn do điện áp anode thấp. Giá trị đọc được trên milliammeter ngay trước khi SCR chuyển sang ngưng sẽ cho mức dòng giữ, I_H .

4.4 ĐO THỬ VI MẠCH TƯƠNG TỰ – IC TUYẾN TÍNH OP AMP

Đo thử vi mạch tương tự điển hình là vi mạch thuật toán đa năng [operation amplifier]. Thuật ngữ 'khuyếch đại thuật toán' [op - amp], cho biết rằng bộ khuyếch đại có thể thực hiện các phép tính toán như phép cộng, phép trừ, phép vi phân, phép tích phân, v. v. . . với các tín hiệu tương tự. Các ứng dụng của op - amp không chỉ giới hạn ở các phép toán, mà OA còn được sử dụng rộng rãi như một bộ khuyếch đại lý tưởng đối với các thiết bị đo, như bộ so sánh trong các mạch biến đổi tương tự sang số và làm bộ điều hoà (hay ổn định điện áp) ở các hệ thống nguồn cung cấp. Op - amp cũng được dùng



Hình 4.40: (a), (b) Sơ đồ chân của các vi mạch tương tự OA 741 và ổn áp 723; (c) Mạch tăng vào của bộ khuyếch đại thuật toán.

trong các hệ thống audio và video để cung cấp hệ số khuếch đại cao, độ rộng băng tần lớn và độ méo dạng thấp. Các bộ khuếch đại được sử dụng như mạch khuếch đại tương tự hay các vi mạch tuyến tính, có hai chân dùng cho hai tín hiệu vào, một chân tín hiệu ra, hai chân nguồn cung cấp $+V_{CC}$ và $-V_{CC}$. Sơ đồ chân của IC thông dụng nhất là op - amp 741 cho ở hình 4.40a, và của IC ổn định điện áp (IC723) như ở hình 4.40b. [NC - No connection trong sơ đồ nối chân, có nghĩa là 'không nối']. Cực được đánh dấu (-) là *chân đảo*, còn điện cực được đánh dấu (+) là *chân không đảo*.

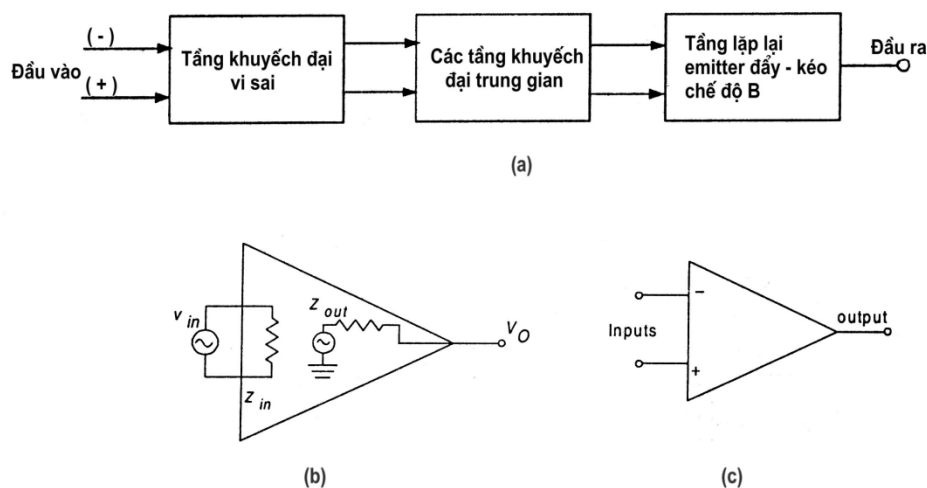
4.4.1 NGUYÊN LÝ HOẠT ĐỘNG CỦA OP - AMP.

Tầng vào của op - amp như ở hình 4.40c, là một mạch khuếch đại vi sai với hai đầu vào đơn (V_1 và V_2) và một đầu ra đơn (V_o). Hoạt động của mạch được giải thích như sau.

Khi V_1 tăng lên, dòng chảy qua Q_1 tăng, điện áp trên R_E tăng, sẽ làm giảm điện áp phân cực thuận của Q_2 . Nên dòng chảy qua Q_2 sẽ giảm xuống và vì vậy, điện áp tại collector tức là V_o sẽ tăng. Do đó khi tăng tín hiệu vào V_1 sẽ dẫn đến làm tăng mức tín hiệu ra. Vậy đầu vào V_1 được gọi là điện cực không đảo. Ngược lại, khi V_2 tăng, điện áp phân cực thuận của Q_2 sẽ tăng, làm tăng dòng emitter và do đó làm tăng dòng collector của Q_2 , nên có mức sụt áp lớn hơn trên R_C và do đó làm giảm V_o . Vậy, V_2 tăng sẽ dẫn đến việc làm giảm mức điện áp ra, nên đầu vào V_2 được gọi là đầu vào đảo.

a) Sơ đồ khối của op - amp.

Ngoài tầng khuếch đại vi sai ở đầu vào, một vi mạch op - amp còn có các tầng khác để tăng hệ số khuếch đại và cuối cùng là một tầng lặp lại emitter kiểu đẩy kéo ở đầu ra. Sơ đồ khối của một op - amp điển hình như ở hình 4.41a.



Hình 4.41: (a) Sơ đồ khối của OA; (b) Ký hiệu theo chức năng; (c) Ký hiệu mạch của OA.

Ký hiệu op - amp theo chức năng như ở hình 4.41b, và ký hiệu mạch theo hình 4.41c.

b) Các thông số của op - amp.

- **Hệ số khuếch đại vòng hở.** Hệ số khuếch đại vòng hở là hệ số khuếch đại điện áp (A_v) của mạch khuếch đại khi không có mạch hồi tiếp âm.

- **Hệ số khuếch đại vòng kín.** (A_{vcl}) là hệ số khuếch đại điện áp khi có mạch hồi tiếp âm.

- **Điện trở vào.** Là điện trở giữa hai đầu vào, khi nhìn từ nguồn tín hiệu vào, nên gọi là điện trở vào (Z_{in}).

- **Điện trở ra.** Giá trị điện trở đo được tại đầu ra ở trạng thái hở mạch tải gọi là điện trở ra (Z_{out}).

- **Điện áp dịch đầu ra và dịch đầu vào.** Khi hai cực base của mạch khuếch đại vi sai đầu vào được nối đất, điện áp vi sai bằng 0, điện áp ra cũng phải bằng 0. Tuy nhiên, do không có sự đồng nhất lý tưởng ở hai transistor, nên mức điện áp ra không thể bằng 0. Mức điện áp ra khác 0 khi hai đầu vào nối đất gọi là *mức điện áp dịch đầu ra*, nghĩa là có một mức điện áp vào nào đó đã được đưa vào mạch mặc dù cả hai đầu vào đã được nối đất, mức điện áp vào đó sẽ bằng $V_o / \text{hệ số khuếch đại điện áp}$, nên được gọi là *điện áp dịch đầu vào*. Điện áp dịch đầu ra cũng có thể được xác định bằng điện áp chênh lệch cần phải được đặt vào hai đầu vào để làm triệt tiêu điện áp dịch đầu ra.

- **Độ trôi mức điện áp dịch đầu vào.** Được xác định bằng sự thay đổi ở mức điện áp dịch đầu vào theo độ thay đổi về nhiệt độ tuyệt đối.

- **Dòng dịch đầu vào.** Được xác định bằng độ chênh lệch giữa hai dòng base của tầng vào. Nếu các transistor đồng nhất về tất cả các thông số, thì dòng dịch đầu vào sẽ bằng 0.
- **Độ trôi mức dòng dịch đầu vào.** Độ trôi mức dòng dịch đầu vào được xác định bằng độ thay đổi ở mức dòng dịch đầu vào theo độ thay đổi về nhiệt độ tuyệt đối.
- **Dòng phân cực vào** Dòng phân cực vào là trung bình cộng của hai dòng base.
- **Tỷ số loại bỏ nhiễu đồng pha** [Common mode rejection ratio - CMRR]. Khi điện áp dịch đầu ra đã được loại bỏ, thì hai tín hiệu vào bằng nhau có cùng cực tính (tức là cả hai đều dương hoặc cả hai đều âm) tại hai đầu vào sẽ không tạo ra mức tín hiệu ở đầu ra. Hai tín hiệu có cùng cực tính được gọi là tín hiệu đồng pha. Các tín hiệu nhiễu có cùng cực tính được trích dẫn vào các đầu vào. Hệ số khuếch đại của op - amp đối với các tín hiệu đồng pha là rất nhỏ khi so với hệ số khuếch đại của hai tín hiệu vi sai (tức là hai tín hiệu có cực tính ngược nhau). Tỷ số của hệ số khuếch đại vi sai (A_D) đối với hệ số khuếch đại đồng pha A_{CM} được gọi là tỷ số loại bỏ nhiễu đồng pha là:

$$CMRR = \frac{A_D}{A_{CM}} \quad (4.7a)$$

Đối với mạch khuếch đại vi sai, ta có:

$$A_D = \frac{R_C}{2r_e} \text{ và } A_{CM} = \frac{R_C}{2r_e + 2R_E} \text{ do vậy, } CMRR = \frac{r_e + R_E}{r_e} \approx \frac{R_E}{r_e} \text{ (khi } R_E \gg r_e) \quad (4.7b)$$

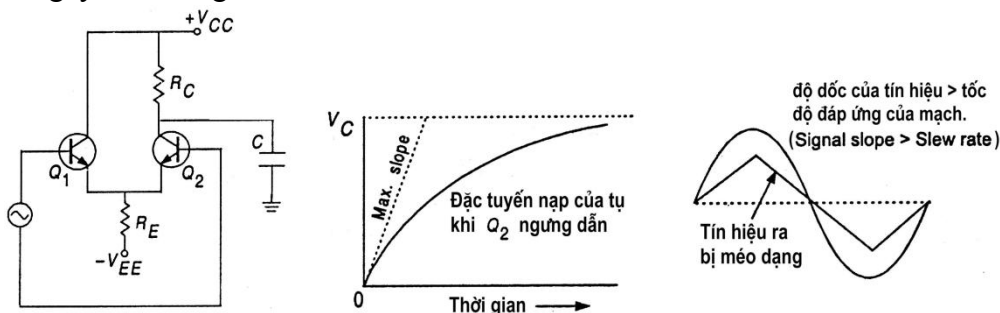
trong đó, R_E là điện trở emitter và r_e là điện trở của diode (tiếp giáp base – emitter) khi có mức dòng chảy qua diode bằng với I_E .

Thông thường, r_e rất bé (vài ohm, điển hình bằng $25mV/I_E$, trong đó I_E vào khoảng vài milliampere), và R_E rất lớn (vào khoảng vài megaohm) vì vậy, CMRR là rất cao.

- **Tốc độ thay đổi hay tốc độ đáp ứng (Slew rate).** Đối với các op – amp, thường sử dụng một tụ điện nhỏ (vài picofarad) ở mạch collector của tầng vào để có thể ổn định hệ số khuếch đại ở tần số cao (hoặc dùng để khử ảnh hưởng của điện dung ký sinh). Khi tín hiệu vào tăng lên từ 0, transistor thứ nhất (Q_1) ở mạch hình 4.42a, sẽ trở nên bão hòa và transistor thứ hai (Q_2) sẽ trở nên ngưng dẫn, cho phép tụ C nạp đến giá trị điện áp bằng với điện áp collector (V_C). Hình 4.42b, thể hiện tốc độ nạp của tụ C . Tốc độ nạp lớn nhất (tại điểm bắt đầu của chu trình nạp) được gọi là tốc độ đáp ứng [slew rate - SR]. Cần phải có tốc độ thay đổi cao. Nếu tốc độ thay đổi của op - amp thấp hơn tốc độ thay đổi của tín hiệu vào, thì tín hiệu ra sẽ bị méo dạng. Biểu thức mô tả tốc độ thay đổi theo phương trình (4.8),

$$\text{Tốc độ đáp ứng} = dv/dt \text{ (max)} = \frac{1}{C} \times \frac{dQ}{dt} \text{ (max)} = \frac{I_{\text{(max)}}}{C} \quad (4.8)$$

Tốc độ nạp tùy thuộc vào V_{out} tức là tùy thuộc vào R_C , tốc độ thay đổi sẽ giảm xuống khi R_C tăng và có thể gây méo dạng tín hiệu như thể hiện ở hình 4.42c.



Hình 4.42: (a) Mạch để ổn định hệ số khuếch đại tần số cao

(b) Đặc tuyến nạp của tụ

(c) Méo dạng do tốc độ thay đổi thấp

- **Độ rộng băng tần công suất.** Tần số lớn nhất, f_{max} của tín hiệu $v = E \sin 2\pi ft$ để không làm méo dạng tín hiệu ra được cho bằng phương trình (4.9),

$$f_{\text{max}} = \frac{SR}{2\pi E} \quad (4.9)$$

trong đó, E là biên độ đỉnh của dạng sóng tín hiệu vào.

Tần số trên được gọi là độ rộng băng tần lớn nhất hay độ rộng băng tần công suất. Biên độ tín hiệu vào thấp hơn sẽ cho độ rộng băng tần công suất cao hơn. Giới hạn tần số cao nhất của IC741 là vào khoảng 1MHz.

- **Độ dao động điện áp ra.** Mức điện áp ra lớn nhất có thể là $+V_{CC}$ hay $-V_{EE}$. Thường $V_{EE} = V_{CC}$. Vậy mức điện áp ra có thể dao động lý tưởng từ $-V_{EE}$ đến $+V_{CC}$. Thực tế, độ dao động lớn nhất của điện áp ra thấp hơn khoảng 10% so với mức lý tưởng. Ở trạng thái hồng, mức ra của op - amp có thể ghim ở mức $+V_{CC}$ hay tại mức $-V_{EE}$.

- **Tỷ số triệt mức điện áp nguồn cung cấp** [gọi tắt là PSRR - Power supply voltage rejection ratio]. PSRR là tỷ số của độ thay đổi ở mức điện áp dịch đầu vào ($\delta V_{i\text{off}}$) theo độ thay đổi ở mức điện áp nguồn cung cấp (δV_{CC}). Lý tưởng nhất, PSRR phải bằng 0. Trong thực tế, PSRR khá nhỏ (vào khoảng vài microvolt/volt).

- **Độ rộng băng tần hệ số khuếch đại bằng 1.** Là tần số tín hiệu tại mức hệ số khuếch đại điện áp bị giảm xuống bằng 1 (hay 0dB). Đối với IC741, độ rộng băng tần tương ứng với hệ số khuếch đại bằng 1 là 1MHz (mặc dù độ rộng băng tần ở mức 3dB chỉ là 10Hz). Có nghĩa là, khi IC741 có hệ số khuếch đại cao ở dc và dải tần số thấp, thì vi mạch không thể sử dụng ở mức tần số tín hiệu cao hơn 1MHz. Vi mạch LM318 có độ rộng băng tần ứng với hệ số khuếch đại bằng 1 là 15MHz (tốc độ thay đổi cao là 70V/ μ s).

- **Tích độ rộng băng tần-hệ số khuếch đại.** Tích độ rộng băng tần - hệ số khuếch đại của một op - amp là hằng số. Khi hệ số khuếch đại bị giảm xuống do hồi tiếp âm, thì độ rộng băng tần sẽ tăng lên. Ví dụ, khi hệ số khuếch đại bằng 100000 thì độ rộng băng tần là 10Hz (tích = 1000000). Khi hệ số khuếch đại bị giảm xuống còn 1000 do hồi tiếp âm, thì độ rộng băng tần sẽ bằng 1kHz (tích bằng 1000000), còn khi hệ số khuếch đại giảm xuống bằng 1, thì độ rộng băng tần bằng 1MHz (tích bằng 1000000). Ngoài việc sử dụng các op - amp cho việc tính toán số học, thì các IC tuyến tính cũng đã được sử dụng rộng rãi trong các hệ thống audio và video. Vi mạch IM2002, thích hợp cho các mạch khuếch đại audio, có hệ số khuếch đại điện áp là 40dB, độ rộng băng tần là 100kHz và công suất ra là 8W. Vi mạch LM733, thích hợp cho việc khuếch đại cao tần (RF) có hệ số khuếch đại là 20dB và độ rộng băng tần là 120MHz. Vi mạch LM340 là vi mạch điều hoà (ổn định) điện áp nguồn cung cấp rất tốt khi tải biến thiên.

Các thông số thực tế và lý tưởng của IC741C, được liệt kê ở bảng 4.3.

Bảng 4.3: Các thông số của IC741C.

Thông số	Giá trị điển hình	Giá trị lý tưởng
1. Điện áp dịch đầu vào	1mV (lớn nhất là 5mV)	0
2. Dòng dịch đầu vào	20nA (lớn nhất là 200nA)	0
3. Dòng phân cực đầu vào	80nA (lớn nhất là 500nA)	0
4. Trở kháng vào	1M Ω (lớn nhất là 2M Ω)	∞
5. Trở kháng ra	75 Ω	0
6. Điện dung vào	1.4pF	0
7. Hệ số khuếch đại vòng hở	160 000 (thấp nhất là 20 000)	∞
8. CMRR	90dB	∞
9. PSRR	30 μ V/V (lớn nhất là 150 μ V/V)	0
10. Độ dao động điện áp	lớn nhất là ± 13.5 V	± 15 V
11. Tốc độ đáp ứng	0.65V/ μ s	∞
12. Độ rộng băng tần (khi hệ số khuếch đại bằng 1)	1MHz	∞
13. Độ rộng băng tần công suất	200kHz	∞
14. Mức tiêu tán công suất (tại nhiệt độ môi trường là 25°C)	500mW (lớn nhất)	0

4.4.2 ĐO THỬ CÁC THÔNG SỐ CỦA OP – AMP.

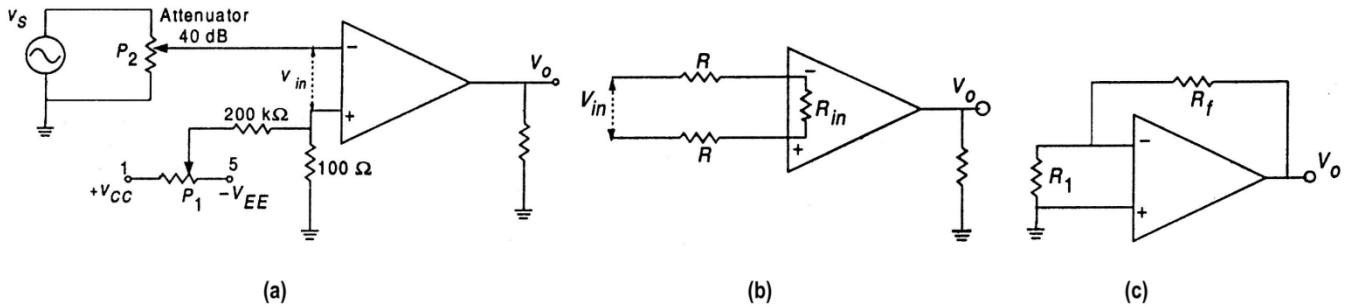
a) Đo hệ số khuếch đại vòng hở.

Mạch dùng để đo hệ số khuếch đại vòng hở như ở hình 4.43a, theo trình tự đo như sau.

1. Điều chỉnh điện áp dịch đầu ra bằng 0, bằng điện thế kế P_1 .
2. Điều chỉnh dần bộ suy giảm P_2 để có tín hiệu vào nhỏ.
3. Đo mức tín hiệu vào v_{in} bằng millivoltmeter *ac* và tín hiệu ra v_o bằng một đồng hồ đo điện áp.
4. Tính hệ số khuếch đại vòng hở theo công thức v_o / v_{in} .
5. Biểu thị hệ số khuếch đại vòng hở theo dB ($= 20 \log v_o / v_{in}$).

b) Đo điện trở vào R_{in} .

Mạch đo như ở hình 4.43b.



Hình 4.43: (a) Mạch đo hệ số khuếch đại vòng hở của OA; (b) Mạch đo trở kháng vào của OA; (c) Mạch đo điện áp dịch đầu vào của OA.

Tín hiệu vào V_{in} đặt vào giữa hai đầu vào thông qua hai điện trở R bằng nhau. Đo mức điện áp ra V_o . Suy ra, V_o được tính theo phương trình (4.10),

$$V_o = \frac{V_{in} \times R_{in} \times A_v}{2R + R_{in}} \quad (4.10)$$

Khi đã biết V_{in} , V_o , hệ số khuếch đại điện áp (vòng hở) A_v và R , có thể suy ra trị số điện trở vào R_{in} .

c) Đo điện áp dịch đầu vào.

Đo điện áp dịch đầu vào bằng mạch như ở hình 4.43c. Đây là mạch vòng kín nên hệ số khuếch đại bằng R_f / R_1 . Đo V_o và đo các điện trở R_f và R_1 , suy ra V_{in} bằng $V_o \times R_f / R_1$.

Khi không có điện áp vào, mà có mức điện áp nào đó ở đầu ra thì đó là mức điện áp dịch đầu ra do sự bất đối xứng ở các transistor trong tầng vi sai của OA, tức là gần như có một mức điện áp nhỏ tại đầu vào. Suy luận ngược phép tính trên là mức điện áp dịch đầu vào.

d) Đo dòng phân cực đầu vào.

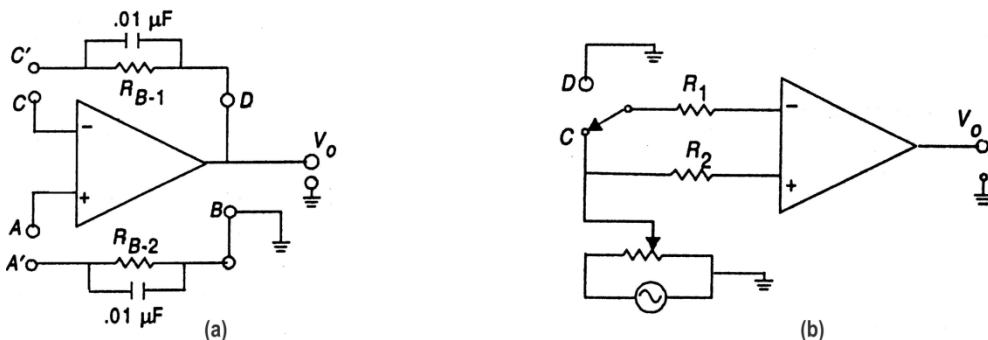
Mạch đo dòng phân cực đầu vào như ở hình 4.44a.

Cả hai điện trở R_{B-1} và R_{B-2} là có trị số bằng nhau ($> 10M\Omega$). Khi nối cực A với A' và ngắn mạch CD. Dòng điện I_{B-2} sẽ chảy qua R_{B-2} , và mạch sẽ làm việc như mạch lặp điện áp (mạch khuếch đại có hệ số khuếch đại bằng 1), nên điện áp ra, V_o sẽ bằng mức điện áp ngang qua R_{B-2} . Đo V_o và suy ra:

$$I_{B-2} \times R_{B-2} = V_o \quad \text{hay} \quad I_{B-2} = \frac{V_o}{R_{B-2}} \quad (4.11)$$

Tháo ngắn mạch giữa C và D. Thực hiện ngắn mạch giữa A và B, và nối C với C'. Mức điện áp ngang qua R_{B-1} sẽ bằng với V_o . Do vậy,

$$I_{B-1} \times R_{B-1} = V_o \quad \text{hay} \quad I_{B-1} = \frac{V_o}{R_{B-1}} \quad (4.12)$$



Hình 4.44: (a) Mạch đo dòng phân cực đầu vào của OA. (b) Mạch đo tỷ số loại bỏ nhiễu đồng pha-CMRR.

I_{B1} và I_{B2} nhận được từ hai phương trình (4.11) và (4.12) tương ứng. Dòng phân cực đầu vào có thể tính bằng giá trị trung bình hai mức dòng trên.

Hai điện trở lớn R_{B1} và R_{B2} sẽ được mắc song song hai tụ điện để làm giảm nhiễu tần số cao.

e) Đo thông số CMRR.

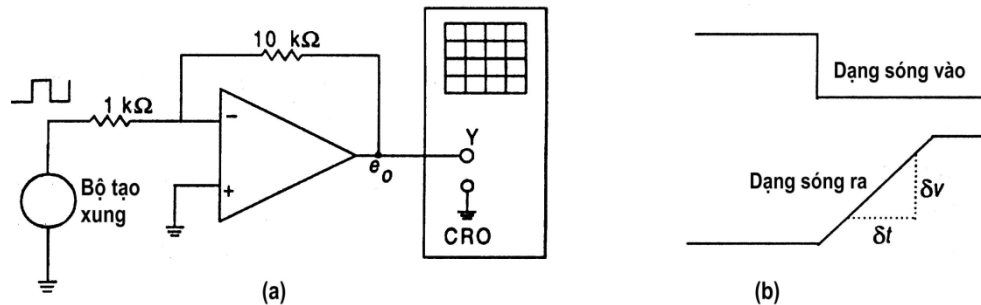
Mạch đo thông số CMRR cho ở hình 4.44b.

Khi chuyển mạch chuyển sang vị trí C, thì đầu vào + và - của op - amp sẽ được mắc đến cùng mức điện áp qua vị trí C của chuyển mạch, tức là cách mắc đồng pha. Điện áp ra V_o sẽ được chỉ thị, gọi là V_C . Chuyển mạch được đặt tại vị trí D, đầu vào đảo sẽ được nối đất thông qua R_1 và đầu vào không đảo vẫn được mắc với điện áp vào. Vậy ở trạng thái này, hai đầu vào (+ và -) sẽ cho tín hiệu vi sai. V_o sẽ được chỉ thị, gọi là V_D . Sau đó tính tỷ số V_D/V_C sẽ có CMRR.

f) Đo tốc độ thay đổi hay tốc độ đáp ứng [viết tắt là SR - Slew Rate].

Tốc độ thay đổi là tốc độ thay đổi của điện áp ra lớn nhất (V/micro giây). Đối với IC741, giá trị điển hình là 1V/ μ s.

SR có thể đo bằng cách cung cấp một xung vuông tần số thấp từ một nguồn phát xung đến đầu vào của op - amp để đo theo mạch ở hình 4.45a.



Hình 4.45: (a) Thiết lập mạch đo tốc độ đáp ứng - SR. (b) độ nghiêng cạnh của sóng vuông do tụ bù.

Sóng vuông ở đầu vào sẽ tạo ra cạnh sườn lên ở đầu ra do sử dụng tụ bù. Cạnh nghiêng quan sát trên máy hiện sóng thể hiện như ở hình 4.45b.

Độ nghiêng là đồng đều, tốc độ biến thiên lớn nhất của điện áp ra sẽ như nhau tại mọi thời điểm trong khoảng thời gian tích phân sườn nghiêng. Bằng cách chọn các điểm thuận tiện trên sườn nghiêng, sẽ đo được δv và δt , rồi lấy tỷ số $\delta v / \delta t$ sẽ tính được tốc độ biến thiên.

Một phương pháp đo SR khác là cung cấp tín hiệu sóng sin từ một máy tạo sóng sin đến op - amp và quan sát dạng sóng ra trên màn hình của máy hiện sóng. Tần số của tín hiệu vào sẽ được tăng dần cho đến khi vừa có sự méo dạng xuất hiện trên màn hình của máy hiện sóng. Khi đó tần số ngay trước khi xuất hiện sự méo dạng là tần số lớn nhất (f_{max}) để tính SR, theo công thức (4.9) là: $f_{max} = SR / (2\pi E)$.

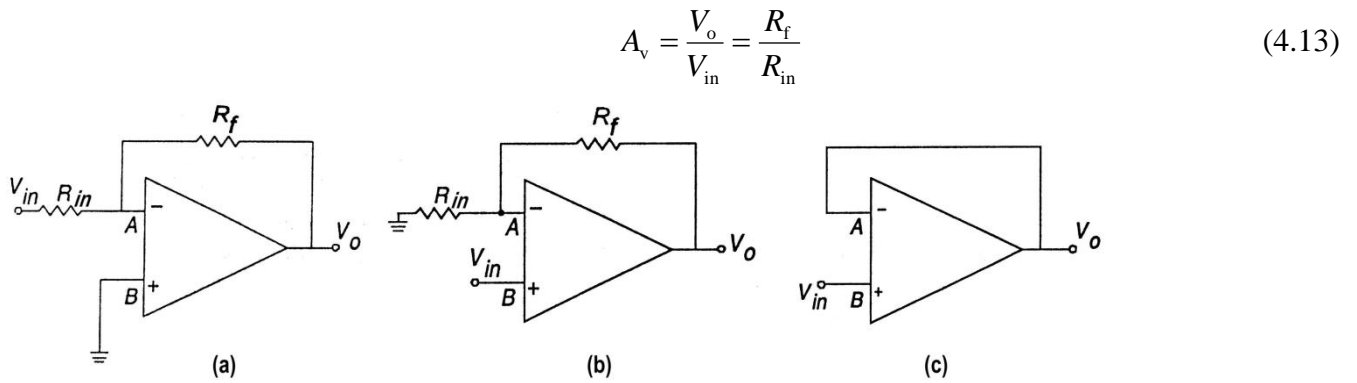
4.4.3 PHÂN TÍCH MẠCH OP - AMP.

a) Khái niệm mức đất ảo.

Do hệ số khuếch đại vô cùng, điện áp vào bằng 0, nên nếu một trong hai đầu vào được nối đất, thì đầu vào còn lại cũng có thể được xem như được nối đất. Nếu một đầu vào không được nối đất, nhưng có mức điện áp V , thì đầu vào còn lại cũng có thể xem là đặt tại mức điện áp V . Hơn nữa, do trở kháng vào vô cùng, dòng vào bằng 0, vì vậy không có dòng chảy từ một đầu vào đến đầu vào còn lại. Tác dụng như vậy tại một điện cực được gọi bằng thuật ngữ *mức đất ảo* [virtual earth]. Như vậy, ở trạng thái mức đất ảo, mặc dù không có điểm được nối đất nhưng đóng vai trò như được nối đất nên không có dòng điện chảy từ điểm đất này đến điểm được nối đất khác. Sử dụng khái niệm mức đất ảo để phân tích các mạch op - amp.

- **Mạch khuếch đại đảo** Hình 4.46a, là mạch khuếch đại đảo, với tín hiệu vào V_{in} được đặt vào đầu vào đảo và R_f và R_{in} là điện trở hồi tiếp và điện trở nối tiếp, tương ứng trên hình vẽ. Không có dòng điện chảy giữa A và B do trở kháng vào vô cùng, nên dòng điện chảy qua R_{in} bằng dòng chảy qua R_f . Khi xét theo khái niệm mức đất ảo, dòng chảy qua điện trở R_{in} là V_{in} / R_{in} , bằng dòng chảy qua R_f là V_o / R_f , nên

ta có: $\frac{V_{in}}{R_{in}} = \frac{V_o}{R_f}$ hay hệ số khuếch đại điện áp:



Hình 4.46: (a) Mạch khuếch đại đảo; (b) Mạch khuếch đại không đảo; (c) Mạch lặp lại bằng OA.

- **Mạch khuếch đại tổng.** Mạch khuếch đại đảo có thể làm việc như *mạch khuếch đại tổng*, nếu các điện áp vào V_1 , V_2 , và V_3 cần được cộng với nhau, tất cả được đặt vào đầu vào đảo thông qua các điện trở có các trị số R_1 , R_2 và R_3 , suy ra:

$$V_1 \times \frac{R_f}{R_1} + V_2 \times \frac{R_f}{R_2} + V_3 \times \frac{R_f}{R_3} = V_o$$

Nếu $R_1 = R_2 = R_3$, thì suy ra $V_1 + V_2 + V_3 = V_o$.

- **Mạch khuếch đại không đảo.** Hình 4.46b, là mạch khuếch đại không đảo. Phân tích mạch sẽ cho kết quả ở phương trình (4.14). Đặt điện áp V_{in} vào đầu vào không đảo và điện áp hồi tiếp vào đầu vào đảo. Do hệ số khuếch đại vô cùng, nên điện áp giữa hai điểm A và B bằng 0, hay, $V_A = V_B$, có nghĩa là,

$V_{in} = V_o \times \frac{R_{in}}{R_{in} + R_f}$ nên hệ số khuếch đại điện áp của mạch sẽ là:

$$A_v = \frac{V_o}{V_{in}} = \frac{R_{in} + R_f}{R_{in}} = 1 + \frac{R_f}{R_{in}} \quad (4.14)$$

- **Mạch lặp điện áp hay mạch khuếch đại có hệ số khuếch đại điện áp bằng 1.**

Mạch lặp như ở hình 4.46c.

Khi chênh lệch điện áp giữa B và A bằng 0 (hệ số khuếch đại vô cùng) thì $V_o = V_{in}$. Mạch khuếch đại đóng vai trò như một tầng đệm với trở kháng vào rất cao. Các tầng đệm như vậy là cần thiết giữa một tầng dao động và một tầng khuếch đại công suất để giữ cho các tín hiệu dao động không bị suy giảm. Mạch khuếch đại đảo với $R_f = R_{in}$ (hình 4.46a), cũng là mạch khuếch đại có hệ số khuếch đại bằng 1 với mức tín hiệu ra bị đảo (tức là $V_o = -V_{in}$).

- **Mạch khuếch đại hiệu hay vi sai.** Khi hai mức điện áp khác nhau V_1 và V_2 được đặt vào hai đầu vào đảo và không đảo, như ở hình 4.47a, thì điện áp ra V_o sẽ tính theo phương trình (4.15).

$$V_o = \frac{V_2 \times R_f}{R_1 + R_f} \left(1 + \frac{R_f}{R_1} \right) - \frac{V_1 \times R_f}{R_1} = \frac{V_2 \times R_f}{R_1} - \frac{V_1 \times R_f}{R_1} = (V_2 - V_1) \times \frac{R_f}{R_1}$$

Nếu $R_f = R_1$, thì:

$$V_2 - V_1 = V_o \quad (4.15)$$

Vậy, mạch khuếch đại chênh lệch đóng vai trò như một mạch trừ.

- **Mạch tích phân.** Hình 4.47b, là một mạch tích phân. Phân tích mạch sẽ cho kết quả bằng phương trình (4.16).

Điện áp tại đầu vào + bằng 0, nên điện áp trên tụ C bằng V_o (so với mức đất ảo).

Vậy, ta có:

$$V_o = \frac{Q}{C}, \text{ hay: } \frac{dV_o}{dt} = \frac{1}{C} \times \frac{dQ}{dt} = \frac{i}{C}$$

Mặt khác, do mức đất ảo tại đầu vào đảo, nên ta có: $i = \frac{0 - V_{in}}{R} = -\frac{V_{in}}{R}$

Do vậy, ta có: $-\frac{V_{in}}{R} = C \frac{dV_o}{dt}$, hay: $dV_o = -V_{in} \frac{dt}{RC}$

Tích phân hai vế, ta có:

$$\int dV_o = -\frac{1}{RC} \int V_{in} dt, \text{ hay: } V_o = -\frac{1}{RC} \int V_{in} dt \quad (4.16)$$

Phương trình (4.16), cho thấy rằng, biên độ của điện áp ra bằng tích phân hàm số điện áp vào.

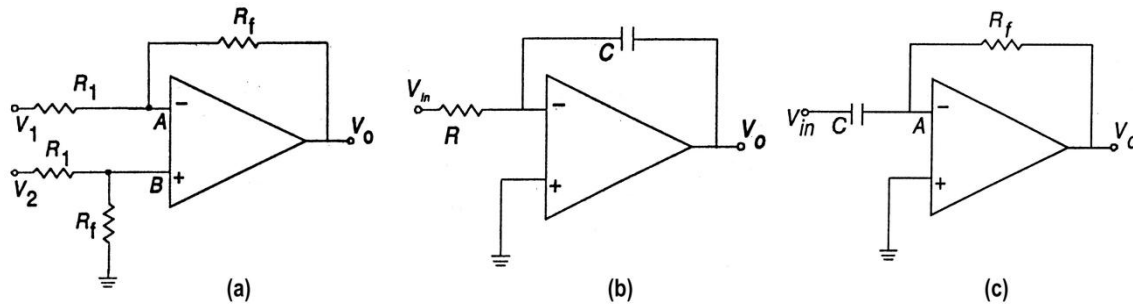
- **Mạch vi phân.** Hình 4.47c, là mạch vi phân. Phân tích mạch sẽ cho điện áp ra bằng vi phân điện áp vào bởi phương trình (4.17). Bằng khái niệm mức đất ảo, điểm A được nối đất và do vậy, V_{in} sẽ nạp điện cho tụ, nên:

$Q = CV_{in}$ hoặc ta có: $\frac{dQ}{dt} = i = C \frac{dV_{in}}{dt}$, mặt khác: $i = \frac{V_o}{R_f}$, nên: $\frac{V_o}{R_f} = C \frac{dV_{in}}{dt}$,

hoặc:

$$V_o = CR_f \frac{dV_{in}}{dt} \quad (4.17)$$

Vậy, điện áp ra là vi phân của điện áp vào V_{in} .



Hình 4.47: (a) Mạch khuếch đại trừ; (b) Mạch tích phân; (c) Mạch vi phân bằng OA.

- **Mạch ổn định (điều hoà) điện áp.** Hình 4.48, là ứng dụng op - amp làm mạch ổn định điện áp. V_Z không đổi do tác dụng của diode zener. Do đó điện áp tại đầu vào A = V_Z . Một phần điện áp ra sẽ được đưa trở lại đầu vào B thông qua mạch phân áp bằng hai điện trở R_1 và R_2 . Nếu điện áp tại B tăng lên, thì điện áp tại đầu ra C của op - amp sẽ giảm xuống, và vì vậy điện trở của transistor điều chỉnh, Q sẽ tăng lên, tức là sẽ làm giảm mức điện áp ra, V_o trên điện trở tải, bằng cách đó sẽ làm vô hiệu hoá mức điện áp tăng lên ban đầu. Quá trình ngược lại sẽ xảy ra nếu điện áp tại đầu vào B giảm. Như vậy, điện áp ra, V_o sẽ duy trì hầu như không đổi.

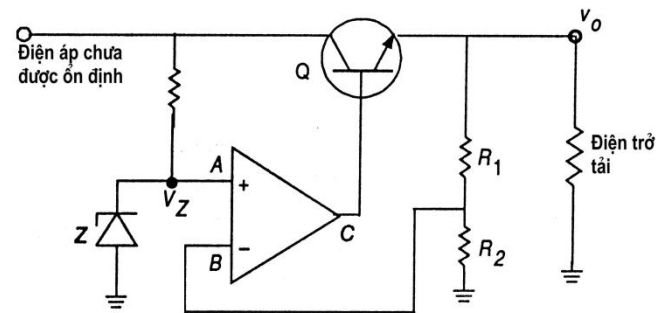
- **Mạch so sánh.** Là mạch được sử dụng phổ biến trong các bộ đếm, các bộ biến đổi tương tự sang số (ADC), và các bộ biến đổi số sang tương tự (DAC). V_{IN} sẽ được so sánh với điện áp mẫu V_R , như ở mạch hình 4.49a.

Khi V_{IN} hơi lớn hơn so với V_R , thì điện áp ra V_o sẽ dương (hay mức logic 1) do hệ số khuếch đại của op - amp rất cao. Khi V_{IN} hơi thấp hơn so với V_R , thì V_o sẽ âm (hay ở mức logic 0) và khi $V_{IN} = V_R$, thì V_o bằng 0 (mức logic 0).

Như vậy, mạch ở hình 4.49a, so sánh điện áp vào với điện áp mẫu, cho biết điện áp vào hoặc là lớn hơn, hoặc nhỏ hơn hay bằng so với điện áp mẫu.

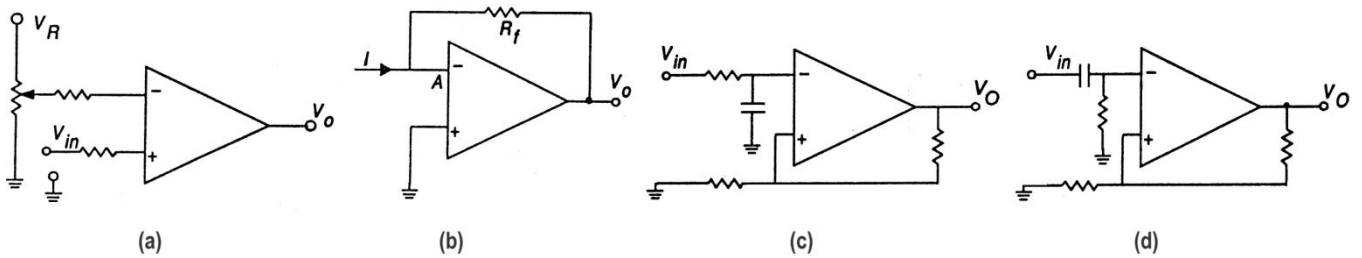
- **Mạch chuyển đổi dòng điện thành điện áp.** Một mạch op - amp có thể sử dụng để chuyển đổi dòng điện thành điện áp. Việc chuyển đổi dòng điện thành điện áp là cần phải có trong các voltmeter số và các voltmeter điện tử để đo dòng điện. Mạch biến đổi dòng thành áp như ở hình 4.49b.

Dựa theo mức đất ảo, ta có $V_o = i \times R_f$. Vậy, V_o tỷ lệ thuận với dòng điện i , trong đó dòng i là dòng điện



Hình 4.48: Mạch ổn định điện áp.

cần đo. Nếu R_f bằng $1k\Omega$, giá trị của V_o sẽ cho mức dòng đọc trực tiếp theo milliamper.



Hình 4.49: (a) Mạch so sánh; (b) Mạch biến đổi dòng thành áp; (c) Mạch lọc thông thấp; (d) Mạch lọc thông cao bằng OA.

- **Mạch chuyển đổi điện áp thành dòng điện.** Nếu điện áp vào V_{in} được đưa đến đầu vào không đảo như mạch ở hình 4.46b, thì sẽ cho dòng điện I chảy qua điện trở hồi tiếp R_f sẽ là:

$$I = \frac{V_{in}}{R_{in}} \text{ (do mức đất ảo), hoặc: } V_{in} = R_{in} \times I$$

Nếu cho R_{in} trong khoảng $k\Omega$, thì giá trị của V_{in} sẽ thể hiện trực tiếp mức dòng trong khoảng milliamper. Như vậy, điện áp đã được chuyển đổi thành dòng điện.

- **Đề đo các điện trở có trị số điện trở rất nhỏ.** Một op - amp có thể sử dụng để đo các giá trị điện trở rất nhỏ do sự mất cân bằng trong mạch cầu cân bằng khác nhau.

Nếu bốn nhánh của mạch cầu Wheatstone có các điện trở của mỗi nhánh bằng nhau, thì cầu sẽ cân bằng và vì vậy chênh lệch điện thế ngang qua nhánh của đồng hồ bằng 0. Khi một điện trở chưa biết được mắc nối tiếp với một nhánh cầu, thì sự cân bằng sẽ bị phá vỡ và sẽ xuất hiện một mức điện áp nhỏ V . Op - amp sẽ đo mức điện áp đó dưới dạng điện trở.

- **Các mạch lọc.** Op - amp có thể được sử dụng làm mạch lọc thông thấp, mạch lọc thông cao, mạch lọc dải, hay mạch lọc loại bỏ dải thông. Các mạch lọc như vậy được gọi là các mạch lọc chủ động. So với tác dụng chức năng lọc của mạch RC , thì hệ số khuếch đại của mạch khuếch đại đóng vai trò quan trọng trong việc làm tăng thêm các đặc tính của bộ lọc. Mạch ở hình 4.49c, và 4.49d, là mạch lọc thông thấp và mạch lọc thông cao thông dụng tương ứng. Ngoài ra ở dải tần số thấp, các mạch lọc thông thường cần phải có các cuộn điện cảm lớn, nhưng ở các mạch lọc chủ động không cần các cuộn điện cảm, nên kích thước mạch lọc nhỏ gọn. Các mạch lọc chủ động đã trở nên thông dụng hơn nhiều so với các kiểu mạch lọc thông thường.

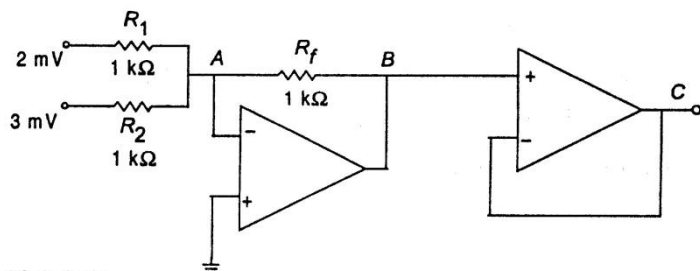
Tần số cắt trong cả hai mạch lọc bằng $1/(2\pi RC)$. Mạch hồi tiếp âm sẽ làm tăng độ rộng băng tần. Khi mạch lọc thông thấp và mạch lọc thông cao được mắc song song, thì sẽ nhận được mạch lọc thông dải. Khi mạch lọc thông thấp và thông cao được mắc song song, thì sẽ nhận được mạch lọc thông chặn.

4.4.4 CÁC SAI HỒNG THÔNG THƯỜNG XẢY RA TRONG OP-AMP.

Các sai hỏng thường xảy ra trong các mạch op-amp như sau:

1. Mức điện áp ra của mạch khuếch đại vi sai giữ ở mức $+V_{CC}$. Nguyên nhân có thể xảy ra: (i) nếu V_{CC} bị ngắn mạch với chân ra bên trong hay bên ngoài, hoặc (ii) điện trở collector bị ngắn mạch, hoặc (iii) transistor đầu ra trở nên hở mạch, hoặc (iv) điện trở emitter hở mạch, hoặc (v) điện áp tại cực không đảo là cao hơn nhiều so với điện áp tại cực đảo.
2. Tín hiệu ra của mạch khuếch đại vi sai giữ tại mức $-V_{CC}$, do: (i) $-V_{CC}$ bị nối tắt với chân ra bên trong hay bên ngoài, hoặc (ii) điện áp tại chân đảo lớn hơn nhiều so với điện áp tại chân không đảo.
3. Mức ra có thể ở mức $0V$ do: (i) chân ra đứt, hay (ii) chân ra bị ngắn mạch với đất.
4. Mức điện áp dịch đầu ra có thể cao do sự mất cân bằng ở các transistor.
5. Mức tín hiệu ra có thể bị méo do tốc độ thay đổi (SR) trở nên thấp hơn so với tốc độ biên thiên của tín hiệu.
6. CMRR thấp là do: (i) các transistor không cân bằng, cho hệ số khuếch đại đồng pha cao, hoặc do (ii) hệ số khuếch đại vi sai trở nên thấp.
7. Hệ số khuếch đại vòng kín có thể thấp hay cao biểu thị điện trở hồi tiếp lỗi hoặc điện trở nối tiếp lỗi.

Ví dụ 4.5: Với các thông số mạch ở hình 4.50, hãy xác định các mức điện áp tại A, B, và C. Xác định các mức điện áp ảnh hưởng khi hở mạch của từng điện trở.



Hình 4.50:

Các mức điện áp ở trạng thái mạch bình thường.

Điện áp tại A sẽ gần bằng 0V do mức đất ảo.

Điện áp tại B sẽ bằng: $-(2\text{mV} + 3\text{mV}) = -5\text{mV}$ (do mạch tính tổng)

Điện áp tại C sẽ bằng: -5mV (mạch lặp lại điện áp).

Các mức điện áp ở trạng thái lỗi.

Khi R_1 hở mạch, thì $V_A = 0$, $V_B = -3\text{mV}$ và $V_C = -3\text{mV}$.

Khi R_2 hở mạch, thì $V_A = 0\text{V}$, $V_B = -2\text{mV}$ và $V_C = -2\text{mV}$.

Khi R_f hở mạch, thì $V_A = 1\text{mV}$, $V_B = -13,5\text{V}$ và $V_C = -13,5\text{V}$.

Ví dụ 4.6: Nếu từng điện trở ở mạch hình 4.50 bị ngắn mạch thì mức điện áp có thể tại các điểm A, B, và C sẽ như thế nào?

Khi R_1 bị ngắn mạch, $V_A = 2\text{mV}$, $V_B = -13,5\text{V}$ và $V_C = -13,5\text{V}$.

Khi R_2 bị ngắn mạch, $V_A = 3\text{mV}$, $V_B = -13,5\text{V}$ và $V_C = -13,5\text{V}$.

Khi R_f bị ngắn mạch, $V_A = 0\text{V}$, $V_B = 0\text{V}$ và $V_C = 0\text{V}$.

Ví dụ 4.7: Tính các mức điện áp bình thường tại các điểm A, B, C, và D trong mạch ở hình 4.51.

Các mức điện áp bình thường.

$V_A = 0\text{V}$ (bằng mức đất ảo)

$V_B = -1\text{V}$ (do hệ số khuếch đại $= -R_f/R_1 = -1$)

$V_C = -3\text{V}$ (do hệ số khuếch đại điện áp bằng $1 + (200/100) = 3$)

$V_D = -1\text{V}$ (mạch phân áp).

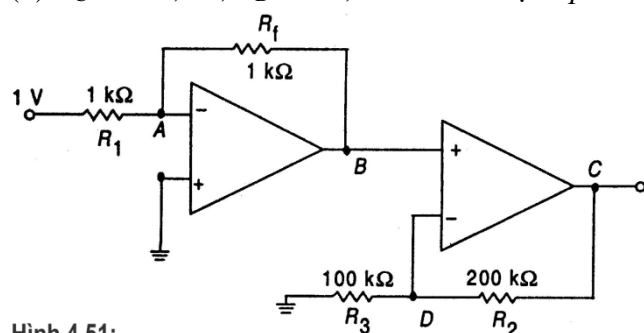
Ví dụ 4.8: Hãy xác định sai hỏng trong các trường hợp sau cho mạch ở hình 4.51.

(a) $V_A = 1\text{V}$, $V_B = V_C = -13,5\text{V}$ và $V_D = -4,5\text{V}$.

(b) Tất cả các điện áp là bình thường, trừ điện áp tại điểm C bằng -1V mà lẽ ra bằng -3V .

(c) $V_A = V_B = V_C = V_D = 0\text{V}$.

(d) $V_C = -13,5\text{V}$, $V_D = 0\text{V}$, tất cả các điện áp khác đều bình thường.



Hình 4.51:

(a) Khi V_B bằng giá trị đỉnh, thì điện trở hồi tiếp, R_f bị hở mạch.

(b) Op - amp thứ hai làm việc như một mạch lặp điện áp do đó R_3 bị hở mạch.

(c) Mức điện áp tại B bằng 0V sẽ cho thấy rằng, R_f bị ngắn mạch hoặc R_1 bị hở mạch. Khi điện áp tại B bằng 0V thì điện áp tại C và D cũng sẽ bằng 0V.

(d) Điện trở 200kΩ bị hở mạch, nên hệ số khuếch đại vòng hở sẽ tạo ra mức điện áp tại C, $V_C = -13,5\text{V}$, và V_D sẽ bằng 0V.

4.5 ĐO THỬ VI MẠCH SỐ

4.5.1 CÁC HỌ LOGIC.

Bản chất của các mạch logic là các chuyển mạch điện tử. Có thể sử dụng các diode, các BJT, và các FET dưới dạng các mạch tích hợp (các IC) để có các tác động chuyển mạch.

Các vi mạch có cùng các mức điện áp và các đặc tính giống nhau tạo thành một họ logic. Trong phạm vi một họ logic, đầu ra của một IC có thể kết nối với đầu vào của IC khác và do đó có thể nhận được các kiểu mạch logic rất đa dạng.

Trong thực tế, phân loại họ vi mạch theo cấu trúc gồm sáu họ logic là:

1. Họ vi mạch logic transistor-điện trở (RTL)
2. Họ vi mạch logic transistor-diode (DTL)
3. Họ vi mạch logic phóng thích tích hợp (I^2L)
4. Họ vi mạch logic transistor transistor (TTL)
5. Họ vi mạch cấu trúc bằng các cấu kiện MOS và CMOS
6. Họ vi mạch logic ghép emitter (ECL)

Ba họ vi mạch đầu ở trên hiện nay không còn sử dụng. Các họ vi mạch TTL, CMOS, và ECL đều có các thông số riêng, thích hợp với các ứng dụng cụ thể.

4.5.2 CÁC ĐẶC TÍNH CỦA HỌ LOGIC

Mỗi họ logic là tổ hợp các cấu kiện điện tử đặc trưng, tạo nên các đặc tính riêng của họ vi mạch logic như sau.

- **Mức tiêu tán công suất** Công suất tiêu tán trong cấu kiện khi có dòng điện chảy qua cấu kiện. Công suất tính bằng tích của dòng chảy qua và sụt áp trên cấu kiện điện tử. Cấu kiện điện tử tốt hơn nếu mức tiêu tán công suất thấp hơn. Mức công suất tiêu tán ở họ vi mạch CMOS là thấp nhất, còn mức công suất tiêu tán lớn nhất là ở họ vi mạch ECL.

- **Trễ truyền lan** Khi vi mạch hoạt động sẽ chuyển mạch từ trạng thái dẫn [ON] sang trạng thái ngưng dẫn [OFF] hoặc ngược lại, vi mạch cần một khoảng thời gian gọi là độ trễ truyền lan (tính bằng nanosecond) để đạt đến trạng thái ổn định là OFF hay ON. Trễ truyền lan nhỏ nhất ở họ vi mạch ECL (vào khoảng 2ns) và lớn nhất ở họ CMOS (khoảng 100ns). Họ vi mạch TTL có độ trễ truyền lan mức trung bình (khoảng 10ns). Nếu sử dụng diode Schottky, thì độ trễ ở họ TTL giảm xuống vào khoảng 3ns.

- **Tốc độ chuyển mạch** Tốc độ chuyển mạch thay thế cho độ trễ truyền. Độ trễ truyền của họ vi mạch cao hơn, vi mạch sẽ có tốc độ chuyển mạch thấp hơn.

- **Hệ số phẩm chất của cổng logic** Hệ số phẩm chất tính theo đơn vị picojoule của cổng logic là tích của mức công suất tiêu tán tính theo milliwatt và độ trễ truyền tính theo nano giây. Trị số của pJ thấp hơn cho vi mạch có chất lượng tốt hơn.

- **Độ dự trữ nhiễu** [Noise Margin] Các tín hiệu và các xung quá độ không mong muốn sẽ cảm ứng vào vi mạch theo dạng nhiễu. Nhiễu khi cảm ứng lên mức logic 1 hay 0 có thể tác động lên các mức logic và gây ra sự không rõ ràng trong việc xác định chính xác mức logic.

Độ dự trữ nhiễu hay độ kháng nhiễu là mức điện áp nhiễu lớn nhất có thể cho phép tại đầu vào mà không gây ra sự không rõ ràng ở mức ra đã cho. Độ dự trữ nhiễu (NM – Noise Margin) sẽ được xác định theo các phương trình (4.18) và (4.19).

$$\text{Giới hạn nhiễu của mức logic 1} = V_{OH} - V_{IH} \quad (4.18)$$

$$\text{Giới hạn nhiễu của mức logic 0} = V_{IL} - V_{OL} \quad (4.19)$$

trong đó, V_{OH} là mức điện áp cao nhỏ nhất tại đầu ra; V_{IH} là mức điện áp cao nhỏ nhất tại đầu vào; V_{IL} là mức điện áp thấp lớn nhất tại đầu vào; V_{OL} là mức điện áp thấp lớn nhất tại đầu ra.

Độ dự trữ nhiễu của họ TTL là 0,4V, sẽ được biểu thị như sau,

Đối với mức logic 1, $NM = 2,4V - 2V = 0,4V$, và đối với mức logic 0, $NM = 0,8V - 0,4V = 0,4V$

Độ dự trữ nhiễu của họ ECL cũng là 0,4V

Độ dự trữ nhiễu của họ CMOS là 20% của V_{DD} , sẽ được biểu thị như sau,

Đối với mức logic 1, $NM = 0,9 V_{DD} - 0,7 V_{DD} = 0,2 V_{DD} = 20\%$ của V_{DD} , và

Đối với mức logic 0, $NM = 0,3 V_{DD} - 0,1 V_{DD} = 0,2 V_{DD} = 20\%$ của V_{DD}

Các giá trị độ dự trữ nhiễu tại đầu ra là nghiêm ngặt hơn so với các giá trị độ dự trữ nhiễu tại đầu vào

để cho phép nhiều có thể thêm vào các xung logic trong suốt quá trình truyền từ đầu ra của vi mạch trước đến đầu vào của vi mạch sau.

Yêu cầu các mức điện áp nguồn cung cấp thông thường là:

V_{CC} đối với họ TTL là 5V

V_{CC} đối với họ ECL là - 5,2V cho loạt vi mạch kiểu 10K và - 4,2V cho loạt vi mạch kiểu 100K

V_{DD} đối với họ CMOS là 3V đến 15V cho loạt vi mạch kiểu 4000 và 5V cho loạt vi mạch 74C00

- **Fan-in** Fan-in có nghĩa là số lượng lớn nhất của các đầu vào có thể mắc với cổng mà không ảnh hưởng chức năng của cổng. Ảnh hưởng của các mức vào fan-in do thời gian truyền lan, bởi vì mỗi đầu vào đều đóng góp mức điện dung nào đó. Mức fan-in lớn hơn sẽ có thời gian truyền lớn hơn và do đó vi mạch sẽ có tốc độ làm việc thấp hơn. Fan-in của cổng TTL tốc độ trung bình là 10. Nếu muốn tốc độ làm việc cao hơn, cần phải giảm mức fan-in.

- **Fan-out** Fan-out là số lượng cổng lớn nhất có thể kết nối tại đầu ra mà không ảnh hưởng đến hiệu suất của vi mạch. Mỗi đầu ra sẽ là tải của cổng logic nên mức dòng ra sẽ tăng. Vậy giới hạn số lượng tỏa ra sẽ được quyết định bởi mức dòng lớn nhất có thể chảy qua cổng nguồn. Mức fan-out của TTL là 10.

4.5.3 CHỌN LỰA HỌ LOGIC

Số lượng các họ logic đã được tăng lên nhằm cải thiện hiệu suất để cho mức ra có thể tốt nhất. Tuy nhiên, không có họ logic nào cho các thông số tốt nhất. Có một số thỏa hiệp nào đó nên việc chọn lựa tùy thuộc vào ứng dụng có thể chấp nhận dung sai. Trong các họ logic, trễ truyền thấp nhưng tiêu thụ công suất lớn (họ ECL). Các họ logic như vậy thích hợp cho các máy tính cấp cao cần tốc độ rất nhanh nhưng có thể chịu mức tiêu tán công suất cao, làm việc bằng nguồn điện lưới. Trong các họ logic khác, mức tiêu tán công suất là rất thấp, nhưng trễ truyền cao (họ CMOS). Các mạch CMOS thích hợp ứng dụng khi cần tiết kiệm nguồn cung cấp và có thể chịu tốc độ làm việc thấp, như ở các máy tính số [calculator], các đồng hồ số và các thiết bị số khác dùng nguồn pin. Đối với các sản phẩm VLSI cũng như vậy. Các họ vi mạch TTL có mức tiêu tán công suất trung bình và tốc độ ở mức khá tốt là được các nhà thiết kế sử dụng nhiều nhất. Tuy đang có các nghiên cứu cải thiện, nên các kiểu vi mạch đang được sử dụng phổ biến hiện nay là kiểu TTL kiểu Schottky tốc độ cao, TTL cao cấp công suất thấp và các vi mạch CMOS tốc độ cao.

Các thông số của các họ logic thông dụng sẽ được so sánh với nhau ở bảng 4.4.

Bảng 4.4: So sánh các đặc tính của các họ logic

Thông số	TTL	TTL	TTL cao cấp tốc độ	CMOS	ECL	
	Tiêu chuẩn	Schottky tốc độ cao	cao công suất thấp		Seri 10K	Seri 100K
1. Mức công suất tiêu tán / cổng	10mW	19mW	1mW	10 μ W	28mW	40mW
2. Độ trễ truyền	10ns	3ns	4ns	100ns	2ns	1ns
3. Hệ số phẩm chất	100pJ	57pJ	4pJ	1pJ	56pJ	40pJ
4. Fan-out	10	10	40	50	30	20
5. Biên độ nhiễu	0,4V	0,4V	0,4V	20% của V_{DD}	0,4V	0,4V
6. Các mức logic						
(i) Mức 0 tại đầu vào (max)	0,8V	0,8V	0,8V	30% của V_{DD}	-1,6V	1,6V
(ii) Mức 0 tại đầu ra (max)	0,4V	0,4V	0,4V	20% của V_{DD}	-2V	2V
(iii) Mức 1 tại đầu vào (min)	2V	2V	2V	70% của V_{DD}	0,8V	0,8V
(iv) Mức 1 tại đầu ra (min)	2,4V	2,4V	2,4V	90% của V_{DD}	0,4V	2,4V

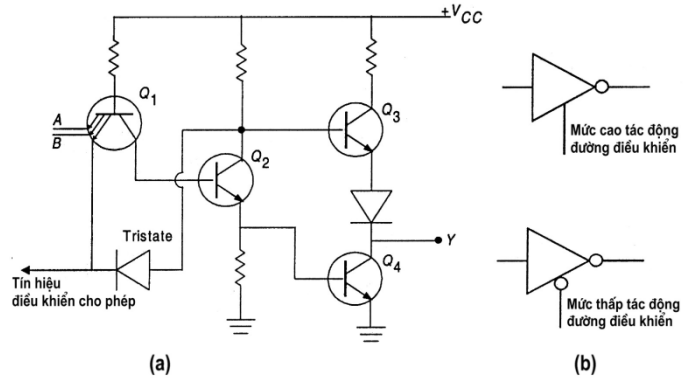
4.4.4 CÔNG BA TRẠNG THÁI.

Công ba trạng thái là cổng có trở kháng cao bất chấp các mức vào. Khi nhiều dụng cụ được nối đến đường dẫn chung (bus), chỉ một dụng cụ cần phải có khả năng truyền các xung đến bus tại thời điểm nào đó để tránh xung đột và do đó tránh sai lệch số liệu, thì tất cả các dụng cụ sẽ được kết nối đến mạch

có trở kháng cao (gần như hở mạch) bằng cách dùng dụng cụ điều khiển gọi là ‘điều khiển trạng thái thứ ba’, để duy trì các dụng cụ được hủy kết nối khỏi bus bằng cách cung cấp trở kháng cao và chỉ cho phép một dụng cụ được yêu cầu làm việc trên bus. Mạch ba trạng thái như ở hình 4.52.

Khi đầu điều khiển cho phép có mức 0, collector của Q_2 sẽ có mức 0, nên base của Q_3 có mức 0 do diode dẫn. Do Q_2 ngưng dẫn nên base của Q_4 cũng có mức 0. Vậy cả Q_3 và Q_4 đều ngưng dẫn nên sẽ cho trở kháng cao đối với tải tại đầu ra Y (đầu nối vào bus). Khi đầu vào điều khiển cho phép có mức 1, thì diode trạng thái thứ ba sẽ ngưng dẫn, nên mạch sẽ làm việc bình thường đối với tải tại đầu ra Y (tức là tín hiệu ra sẽ được truyền đến đầu bus).

Trạng thái thứ ba cho phép có thể kích hoạt ở mức cao hoặc ở mức thấp. Các ký hiệu của cổng ba trạng thái như ở hình 4.52b.

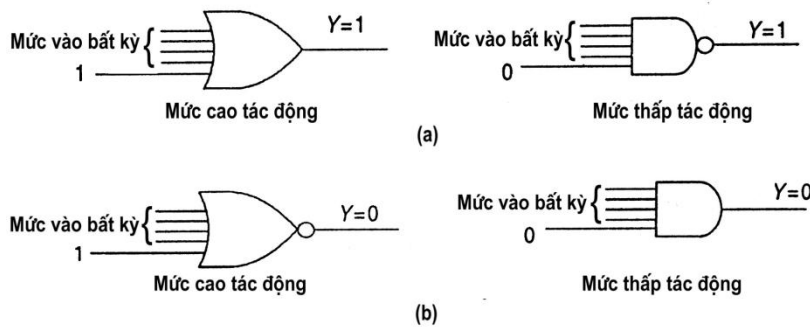


Hình 4.52: (a) Mạch hợp thành cổng ba trạng thái, (b) Mức điều khiển cổng ba trạng thái.

4.5.5 CÁC ĐẦU VÀO ĐIỀU KHIỂN ĐẶT TRƯỚC [PRESET] VÀ XOÁ [CLEAR].

Preset Đặt trước sẽ làm cho mức ra bằng 1, bất chấp trạng thái của các đầu vào, do vậy tín hiệu đặt trước sẽ ghi đè lên các tín hiệu vào, như thể hiện ở hình 4.53a.

Nếu mức logic 1 được đặt vào cổng OR như ở hình 4.53a, thì đầu ra sẽ có mức 1 bất kể trạng thái các đầu vào có thể có. Mạch được gọi là đặt trước mức cao tác động. Nếu mức 0 đặt vào cổng NAND như ở hình 4.53a, thì đầu ra sẽ vẫn có mức 1 bất chấp trạng thái các đầu vào. Kiểu đặt trước như vậy gọi là đặt trước ‘thấp tác động’.



Hình 4.53: (a) Mức tác động cao và thấp của điều khiển đặt trước [Preset], (b) Mức tác động cao và thấp của điều khiển xoá [Clear].

Clear Điều khiển xoá sẽ làm cho đầu ra bằng mức 0 bất chấp các trạng thái vào. Điều khiển xoá cũng có hai kiểu như ở hình 4.53b.

Mức logic 1 (cao tác động) đặt vào cổng NOR (hình 4.53b), sẽ làm cho đầu ra có mức 0 bất chấp các mức vào. Mức logic 0 (thấp tác động), đặt vào cổng AND (hình 4.53b) cũng sẽ làm cho đầu ra ở mức 0, bất kể trạng thái có thể có ở các đầu vào.

4.5.6 CÁC SAI HỒNG TRONG MẠCH SỐ.

Phần lớn các mạch số là dựa trên các transistor hoặc các FET, làm việc như các chuyển mạch. Một cổng logic cơ bản sử dụng rất ít các linh kiện và lắp thành dạng vi mạch (IC) nên cổng rất tin cậy. Nhưng vẫn có một số sai hỏng xảy ra như sau.

- **Cổng logic bị ghim ở mức 1:** Khi một transistor không dẫn do đã bị hở mạch, V_{CC} hay V_{DD} sẽ xuất hiện thường trực tại đầu ra. Ngoài ra, nếu cực base của BJT hay cực cổng của EnMOSFET đã bị ngắn mạch với điểm đất (0V đối với cực emitter hoặc cực nguồn [source]) ở mạch ngoài hay bên trong, cấu kiện sẽ không dẫn, cho mức logic 1 tại đầu ra. Cũng như vậy, nếu tín hiệu đặt trước không có, thì cổng sẽ giữ ở mức 1.

- **Cổng logic ghim ở mức 0:** Khi transistor là đang dẫn mạnh, thì transistor sẽ trở nên dẫn bão hoà, cho mức 0,2V hay mức logic 0 tại đầu ra. Sự dẫn điện mạnh có thể xuất hiện nếu bị ngắn mạch collector và emitter hoặc kênh dẫn ở FET trở nên bị ngắn mạch. Cũng vậy, nếu cực base của BJT hay cực cổng của FET bị ghim ở mức 1, thì đầu ra của cổng sẽ bị ghim ở mức 0. Nếu nguồn cung cấp mất kết nối với cấu kiện, thì cổng sẽ giữ tại mức 0V. Ngoài ra, nếu đầu điều khiển xoá [clear] không cho phép, cổng logic sẽ ở vị trí xoá (tức kẹt tại mức 0).

- **Đầu ra ghim ở mức trở kháng cao:** Nếu đầu điều khiển của cổng ba trạng thái vẫn ở tại trạng thái cho phép, thì cổng sẽ ở trạng thái trở kháng cao, ngay cả khi cổng được yêu cầu gửi các tín hiệu đến đường bus. Ngoài ra, do sự già hoá, ảnh hưởng của sự pha tạp giảm xuống, nên số lượng hạt tải điện có thể giảm xuống, dẫn đến điện trở cao hơn khi cổng mở [ON]. Cổng sẽ thay đổi mức logic 0 và đáng lẽ là mức 0,4V, cổng sẽ có mức 1V ở đầu ra. Điều này sẽ lật hoàn toàn chức năng của cổng.

- **Trích nhiễu ở cổng:** Các đầu vào hay các đầu giữa đầu ra của một cổng và đầu vào của cổng tiếp theo, có thể bị can nhiễu hay các tín hiệu nhiễu khác, đến mức độ điện áp tại đầu vào không phải mức 0 mà cũng không phải mức 1 tức trở nên không rõ ràng, mà có thể nhận được một giá trị trung gian nào đó giữa mức 0 và mức 1. Giả sử ở một cổng TTL chịu được biên độ nhiễu là 0,4V, nếu đầu vào ở mức 0,2V và trích nhiễu lên đến 0,8V, thì điện áp tại đầu vào sẽ là $0,2V + 0,8V = 1V$, tức là vượt quá giá trị lớn nhất cho phép là 0,8V đối với mức logic 0 tại đầu vào. Do vậy, cổng sẽ không nhận ra tín hiệu như mức logic 0. Mức ra của cổng sẽ trở nên không tin cậy.

Nếu đầu ra là 2,4V ở một cổng và xung này sẽ chuyển xung nhiễu âm là 0,8V, thì điện áp tại đầu vào của cổng tiếp theo sẽ là: $2,4V - 0,8V = 1,6V$. Mức điện áp này sẽ không được chấp nhận làm mức logic 1 cho cổng và do đó, quá trình tiếp theo sẽ bị lỗi.

- **Base của transistor bị hở.** Khi cực base bị hở mạch bên trong hay ở mạch ngoài, thì có thể xem là transistor ở trạng thái hở. Ở transistor *npn*, các điện tử tự do sẽ di chuyển ra khỏi vùng emitter bằng vật liệu tạp dạng-*n* đến vùng base, để phần lớn các điện tử di chuyển đến vùng collector, một số điện tử được chiếm giữ ở vùng base để tạo thành dòng base chảy trong mạch ngoài. Khi cực base ở trạng thái lơ lửng (hở mạch), không có dòng base nên các điện tử bị chiếm giữ sẽ làm cho cực base được tích điện âm, sẽ tăng cường mức điện áp rào thế hay các điện tích âm sẽ đẩy các điện tử tự do ra xa khỏi emitter, nên sẽ làm giảm dòng điện và có thể làm ngưng dẫn toàn bộ, dẫn đến mức ra sẽ bất thường, hay mức ra có thể kẹt tại mức logic 1. Các vấn đề trên sẽ không ảnh hưởng về dòng của xung vào.

Ở JFET (kênh *n*), khi hở mạch cổng sẽ trở nên được tích điện âm và do vậy sẽ làm giảm dòng điện, nhưng kênh dẫn sẽ tồn tại và mức dòng bị giảm vẫn sẽ liên tục chảy, không có tác động của mức logic ngoài đặt vào cổng và cực máng sẽ kẹt tại mức logic 0 hay một trị số không chắc chắn nào đó. Ở En MOSFET, kênh dẫn sẽ không được tạo thành nên không có dòng điện chảy qua FET khi cổng ở trạng thái lơ lửng. Do đó mức ra sẽ kẹt tại mức logic 1.

- **Mất đồng bộ với xung nhịp:** Chuỗi mức logic sẽ làm cho hàng loạt các flip - flop theo từng bước hoạt động. Mỗi flip - flop có nhiều transistor, nên mỗi hệ thống dây có số lượng khá lớn các transistor. Tất cả các transistor, mặc dù cùng loại, không thể có các thông số đồng nhất. Sự biến thiên nhẹ về các thông số của các transistor khác nhau trong hệ thống sẽ dẫn đến làm rối loạn sự dịch chuyển liên tiếp của các xung qua các flip - flop khác nhau.

Sự lưu trữ trong bộ nhớ và phần lớn các phép tính số học như phép nhân và phép đếm tùy thuộc vào sự dịch chuyển chính xác. Vì vậy, các kết quả sẽ thất thường nếu tất cả các cổng trong hệ thống dây không làm việc đồng bộ với từng xung khác nhau. Do đó, cần phải sử dụng xung nhịp. Để hệ thống hoạt động một cách chính xác, bộ phát xung nhịp cần phải tạo ra các xung có độ rộng xung, khoảng thời gian, biên độ và tần số chính xác, tức là tín hiệu xung nhịp cần phải có độ ổn định rất cao trong mọi khía cạnh làm xuất hiện sai số.

Mạch xung nhịp thường sử dụng bộ đa hài phi ổn (chạy tự do) và do đó lỗi bất kỳ trong bộ đa hài sẽ gây ra lỗi ở tín hiệu xung nhịp. Sử dụng phổ biến là IC định thời 555 để tạo ra các tín hiệu xung nhịp. Các lỗi trong bộ đa hài phi ổn có thể là: đường nguồn cung cấp bị đứt, hỏng mạch hằng số thời gian sử dụng các linh kiện *RC* và các transistor bị hở mạch hay bị ngắn mạch. Bộ dao động bằng tinh thể cũng có thể hỏng do sự già hoá. Phần lớn các hư hỏng ở các mạch dây có thể quy cho các mạch xung nhịp.

- **Dây xung sai** Mỗi khi có sai hỏng nào đó trong mạch dây, thì dây xung sẽ thay đổi. Nếu bộ biến đổi xung nhịp bị ngắn mạch trong flip-flop JK chủ - tớ, phần tớ có thể mất chức năng của nó nên các xung sẽ rộng, mức ra sẽ dao động giữa 1 và 0, làm nhiễu loạn chuỗi xung. Nếu đường hồi tiếp nào đó ở flip - flop JK bị đứt, thì xung sẽ bị nhiễu. Tất cả các flip - flop là các mạch đa hài song ổn, nên nếu một transistor nào đó trong hai transistor bị hở mạch hay ngắn mạch, hoặc nếu một điện trở bất kỳ bị đứt, thì chức năng song ổn sẽ ngưng. Ở các mạch hai trạng thái bằng các cổng NAND, các xung kích khởi S và

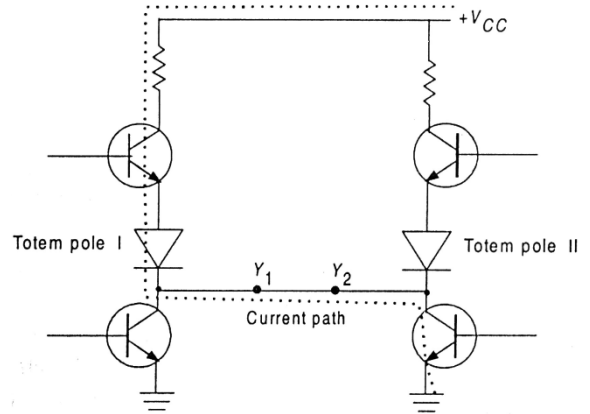
R đặt vào các bộ đảo, nên nếu một bộ đảo nào đó bị hở mạch hay ngắn mạch, thì flip-flop sẽ khởi động sai, xáo trộn hoạt động của mạch dây.

Các hư hỏng ở bus bất kỳ hay đường điều khiển trạng thái thứ ba cũng sẽ nhiễu loạn dây xung. Lỗi ở khối điều khiển của CPU hay ở RAM hoặc ở ROM, hoặc ở thanh ghi nào đó của vi xử lý sẽ làm thay đổi dây xung bình thường có trong các bus.

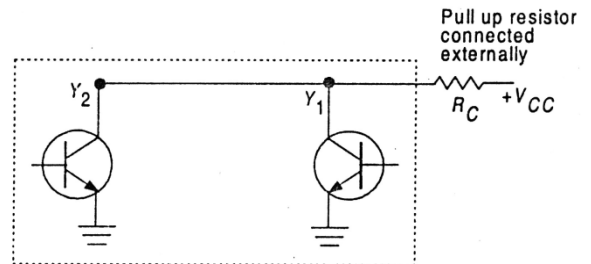
- Các thông số của họ logic khác nhau nhiều Một họ logic được đặc trưng bởi trễ truyền lan, công suất tiêu tán, độ dự trữ nhiễu, nguồn cung cấp và khả năng cung cấp tín hiệu từ đầu ra đến nhiều đầu vào [fan out]. Khi IC trong số họ vi mạch cụ thể không đúng chức năng, một thông số bất kỳ trong số các thông số có thể bị suy biến. Trễ truyền lan tăng sẽ làm cho tốc độ chuyển mạch thấp hơn. Nếu các xung vào xuất hiện nhanh hơn so với thời gian cần cho việc đang xử lý của xung trước, thì xung đột sẽ tăng, có thể mất một số xung. Công suất tiêu tán cao hơn có nghĩa là có mức dòng chảy qua cấu kiện cao hơn, cho thấy là cấu kiện điện tử có thể bị rò hoặc linh kiện ngoài nào đó đã trở nên bị ngắn mạch do mối hàn nối giữa các đường mạch in hoặc do các nguyên nhân khác.

Nhiều có thể xâm nhập do chân cấu kiện khi kết nối đầu ra của tầng trước với đầu vào của tầng sau. Mức nhiễu có thể vượt quá độ dự trữ nhiễu tác động đến đầu ra của tầng tiếp theo. Cũng vậy, nhiệt độ tiếp xúc cao có thể làm giảm độ dự trữ nhiễu từ 0,4V ở họ TTL xuống còn 0,2V làm đảo lộn sự cân bằng xâm nhập nhiễu thông thường ở đầu ra. Nếu tăng tải, dòng lớn hơn sẽ chảy qua từ nguồn dẫn đến quá nhiệt. Ví dụ, nếu các đầu ra của hai nhánh của mạch toàn bộ nối song song và nếu hai nhánh không đồng bộ, thì có thể xảy ra sự dẫn điện đồng thời từ transistor phía trên của nhánh này sang transistor phía dưới của nhánh khác (hình 4.54), vượt quá mức dòng chảy qua transistor phía dưới.

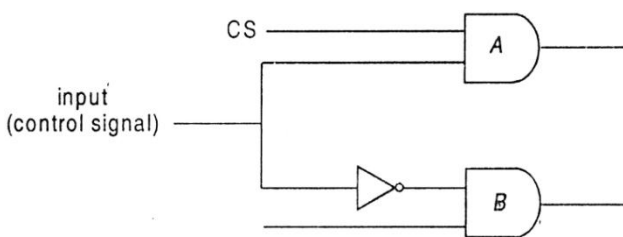
Ở mạch có mức dòng vượt quá sẽ gây hư hỏng cho một cấu kiện dễ hỏng trong mạch (hoặc là chính transistor hoặc là điện trở collector). Ở hệ thống collector hở (hình



Hình 4.54: ảnh hưởng quá tải ở đầu ra của cổng TTL.



Hình 4.55: Mạch collector-hở có điện trở kéo lên được mắc từ ngoài.



Hình 4.56: Mạch chọn chip.

ở hình 4.56. Khi đầu vào điều khiển ở mức 1, chip A sẽ được phép còn chip B sẽ không được phép. Khi đầu vào điều khiển ở mức 0, chip A sẽ bị cấm và chip B sẽ được chọn.

- Mạch sửa lỗi không làm việc. Trong các hệ thống truyền số liệu, sai số có thể tăng lên theo bit, phía thu sẽ nhận được các ký tự và các lệnh sai lệch. Các hệ thống phát hiện và sửa lỗi như kiểm tra chẵn lẻ, ma trận mã hamming, v. v. . . được sử dụng để phát hiện và sửa lỗi. Lỗi bất kỳ trong mạch truyền số liệu hoặc không phát hiện lỗi hoặc không sửa lỗi hoặc phát hiện và sửa lỗi sai. Lỗi ở mạch sửa lỗi sẽ gây sai lệch toàn bộ dữ liệu, bản tin có thể lẫn lộn và vô dụng.

- Lỗi ROM Hệ thống số sử dụng bộ nhớ chỉ đọc (ROM) trong tất cả các hệ thống điều khiển bằng vi xử

4.55) nếu cả hai transistor đều dẫn thì điện trở kéo lên mắc ngoài có thể bị hỏng nhưng có thể dễ dàng thay thế khi so với việc thay thế toàn bộ vi mạch.

- Hỏng cấu kiện chọn chip [CS-Chip Selection] Cấu kiện chọn chip sẽ chọn đúng chip tại đúng thời điểm. Nếu CS bị lỗi, chip đúng sẽ không được chọn, tức là đảo lộn chức năng và làm cho mức ra sai lệch. Cấu kiện chọn chip là cấu kiện điều khiển cho phép một thiết bị hoạt động và cấm thiết bị còn lại như thể hiện

lý (như máy tính), nếu diode (hay transistor) chuyễn mạch nào đó trong mạch ma trận nối chéo bị ngắn mạch hay hở mạch bên trong, thì sẽ làm thay đổi nội dung chứa trong ROM và do đó sẽ làm sai lệch chức năng của ROM.

- **Lỗi RAM** Các mạch nạp dữ liệu có thể hỏng. Trong trường hợp bộ nhớ hỏng, các ô nhớ chỉ có thể chứa các bit 0. Các flip-flop lưu trữ các bit có thể bị hỏng (hở mạch hoặc ngắn mạch hoặc cấu kiện bị rò). Khi tất cả việc sử lý đều được thực hiện thông qua RAM, nếu RAM bị lỗi sẽ dẫn đến việc xử lý sai lệch hoàn toàn.

- **Các card bảng mạch in (PCB card) bị mất kết nối** Trong các hệ thống số, có hàng loạt card được cố định trên bảng mạch chủ [motherboard]. Khi mất kết nối ở các chân sẽ gây các sai hỏng chập chờn sẽ gây các sai hỏng chập chờn. Nhiều khi chỉ cần tháo, làm sạch và kết nối chặt chẽ sẽ giải quyết được vấn đề.

- **Xuyên âm** Xuyên âm sử dụng trong các mạch âm tần, nhưng theo quy ước xuyên âm trở nên thông dụng đối với tương tác không mong muốn bất kỳ giữa hai đường mạch tín hiệu. Hai đường mạch gần nhau có thể trở nên ngắn mạch do mối hàn, làm cho tín hiệu trên một đường mạch có thể xuất hiện trên đường mạch khác.

- **Các modem giao tiếp và các khối ADC và DAC** Các modem giao tiếp và các khối ADC, DAC đóng vai trò quan trọng trong đường truyền của các hệ thống số với các hệ thống tương tự. Khối giao tiếp là một bảng mạch gồm có các chân cắm và tổ hợp logic các bộ giải mã, các bộ mã hóa. DAC và ADC cần phải sử dụng các cổng logic để biến đổi tín hiệu vào thành tín hiệu ra thích hợp. Các lỗi trong khối giao tiếp, ADC và DAC là các lỗi thông dụng như ghim ở mức 1 hai ở mức 0, hoặc ở mức trở kháng cao.

- **Các mạch sửa dạng sóng** Các hệ thống số cần phải có các xung rõ ràng với cạnh tăng và giảm sắc nét, duy trì đỉnh bằng phẳng ở mức biên độ và độ rộng yêu cầu và xuất hiện tại tần số quy định. Các xung có thể bị sai lệch do nhiễu, trích nhiễu RF, các thành phần quá độ, do biến thiên ở các thông số xung được tạo ra bởi transistor, hay các xung ở các mạch xử lý tín hiệu. Chức năng của mạch số phụ thuộc chính vào xung (1 hoặc 0), mạch số cần phải có các xung có dạng và độ lớn thích hợp. Dạng xung sẽ được sửa bằng mạch kích khởi Schmitt. Sai hỏng bất kỳ trong mạch sửa dạng đều dẫn đến vấn đề tạo xung xử lý trong hệ thống số.

Hầu hết các sai hỏng trên cuối cùng đều được thể hiện dưới dạng lỗi ghim ở mức 1 hoặc ghim ở mức 0. Các lỗi không được xếp vào loại ghim tại mức lỗi là 'lỗi điểm giao chéo' do các diode bị hở mạch hoặc ngắn mạch hay đứt cầu chì ở mạch ma trận ROM; các lỗi xuyên âm do tín hiệu của một đường truyền đến đường lân cận (cầu mối hàn) và một số lỗi không phải mức logic như trễ hay tốc độ truyền, nhiễu hay cảm ứng RF, đều không thuộc loại ghim tại các mức lỗi. Các lỗi trên có thể đo thử theo cách kiểm tra dãy xung nhị phân bằng thiết bị phân tích mức logic. Các thông số của các họ logic có thể đo thử bằng thiết bị đo thử IC số.

4.5.7 MÔ HÌNH HƯ HỎNG TRONG CÁC MẠCH SỐ.

Trong các hệ thống tương tự, hư hỏng sẽ thấy rõ từ tín hiệu ra và có thể liên quan trực tiếp tới một vài khối, nên có thể xác định bằng cách áp dụng một tín hiệu vào đơn (sóng sin hoặc dạng sóng đã được điều chế hay một xung). Mối quan hệ giữa các dấu hiệu và sai hỏng có thể được thể hiện theo lưu đồ. Nhưng ở các hệ thống số, sai hỏng không thấy rõ ở tín hiệu ra. Mức tín hiệu ra ở mạch không bị hỏng cũng như ở mạch hỏng có thể như nhau (ghim ở mức 1 hay ghim ở mức 0) theo các chuỗi tín hiệu vào. Ví dụ, đối với cổng AND, nếu lỗi là 'đầu ra ghim ở mức 0', thì ngay cả mạch không có lỗi, thì đầu ra có thể là mức 0, nếu các tín hiệu đầu vào có mức 00, 01, hay 10. Như vậy, với các đầu vào ở mạch AND sẽ không thể phân biệt giữa mạch không bị lỗi và mạch bị lỗi. Để phân biệt rõ ràng, một vài mức tín hiệu vào riêng phải được quy định, để có y' (mức ra ở trạng thái hỏng) là ngược lại mức ra y hay bằng mức \bar{y} (y là mức ra ở trạng thái không bị hỏng).

Các mức tín hiệu vào như vậy để có thể phân biệt giữa vi mạch hỏng và vi mạch không bị hỏng được gọi là các *vector thử* [test vectors] hay *thiết bị thử để phát hiện lỗi* [Fault Detecting Test Set - FDTS]. Các lỗi thông thường nhất trong các mạch số là lỗi ghim ở mức 1 (viết tắt là s-a-1 [stuck-at-one]) hoặc ghim ở mức 0 (viết tắt là s-a-0 [stuck-at-zero]), nên mô hình hỏng thường dùng nhất là liên quan đến việc xác định vị trí của các lỗi trên nhờ vào các vector đo thử có liên quan (các xung vào).

Các ký hiệu thường được sử dụng cho mạch không bị lỗi và mạch lỗi cho ở các phương trình (4.20) và (4.21), tương ứng.

$$y = f(x_1, x_2, x_3, \dots, x_n) \tag{4.20}$$

$$y' = f^{p/d}(x_1, x_2, x_3, \dots, x_n) \tag{4.21}$$

trong đó: $x_1, x_2, x_3, \dots, x_n$ là các biến vào, f là hàm số, p sẽ tương ứng với vị trí hay số lượng hay tên của đường mạch, hoặc đầu hoặc đường mạch gồm các đường mạch vào, các đường mạch trung gian và các đường mạch ra trong mạch số và d sẽ tương ứng độ sai lệch hay bản chất lỗi (tức là s-a-0 hay s-a-1). Ví dụ, nếu lỗi có ở đường mạch thứ ba và lỗi là s-a-0, thì phương trình lỗi sẽ là:

$$y' = f^{3/0}(x_1, x_2, x_3, \dots, x_n)$$

trạng thái lỗi là $f^{3/0}$ cũng được viết là 3/0 (tức là $y' = 3/0$).

Mạch số bị lỗi sẽ được nhận biết nhờ hiểu rõ về mạch đồng dạng chưa hỏng, khi có các mức vào riêng đúng, và sau đó bằng cách so sánh các đầu ra nhờ cổng XOR. Lỗi sẽ được xác minh trong mạch nếu thoả phương trình (4.22).

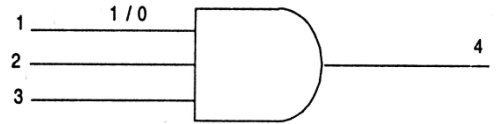
$$y' = \bar{y} \tag{4.22}$$

Phương trình (4.22), có nghĩa là đầu ra lỗi y' cần phải là đảo của đầu ra không lỗi y , tức là nếu $y = 0$, thì y' phải bằng 1 và nếu $y = 1$, y' phải bằng 0.

4.5.8 SỰ CẦN THIẾT CỦA VIỆC TẠO RA CÁC TÍN HIỆU THỬ RIÊNG (CÁC VECTOR ĐO THỬ).

Khi lỗi không được xác minh trong mạch cần đo thử, thì mạch có thể vẫn có lỗi, do mạch có đầu vào nào đó, các tổ hợp tạo ra cùng mức ra đối với y và y' . Điều này sẽ thấy rõ ở ví dụ 4.9.

Ví dụ 4.9: Trong mạch ở hình 4.57, (cổng AND ba đầu vào), có lỗi là 1/0 (tức là đường 1 kẹt tại mức logic 0). Hãy xác định các

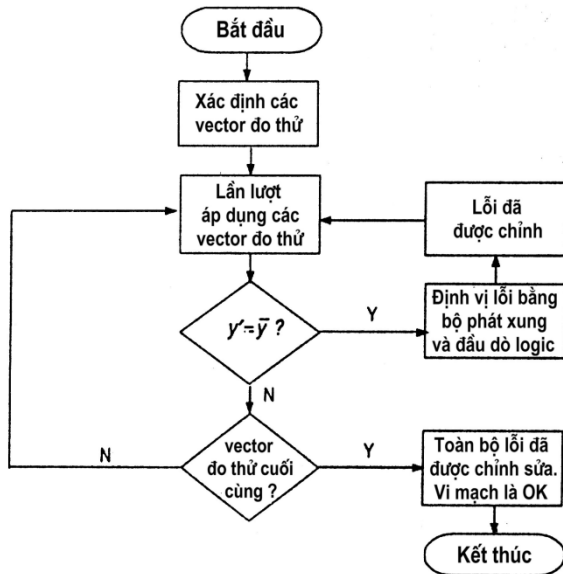


Hình 4.57: Cổng AND với lỗi 1/0.

vector đo thử.

Ba biến vào có thể là 000, 001, 010, 011, 101, 110, và 111. Mức ra không lỗi y và mức ra lỗi y' với đầu vào tại đường 1 ghim tại mức logic 0 sẽ có cùng giá trị ra (= 0) đối với tất cả các mức vào, trừ mức vào 111. Khi các mức tín hiệu vào 111 được đặt vào, thì mức ra của cổng AND sẽ là 1 ở trạng thái không lỗi. Nhưng do lỗi của 1/0, nên mức ra sẽ là 0 ở trạng thái lỗi, bởi vì mức logic 0 ở một đường vào bất kỳ của cổng AND sẽ cho mức ra 0.

Qua ví dụ 4.9, chúng ta thấy rằng một tổ hợp riêng tạo ra từ tám tổ hợp sẽ thiết lập lỗi là 1/0 ở mạch cần đo. Đối với các lỗi khác, các vector đo thử có thể sẽ khác. Do vậy, cần phải xác định các tổ hợp đầu vào (vector đo thử) để có thể nhận biết mạch lỗi. Mô hình lỗi đối với các mạch số có thể được biểu diễn dưới dạng lưu đồ cho ở hình 4.58. Lưu đồ dựa trên các vector đo thử có thể được áp dụng lần lượt cho đến khi tất cả các vector đo thử được sử dụng hết.



Hình 4.58: Lưu đồ để phát hiện hư hỏng trong các mạch số.

4.5.9 CÁCH TẠO RA CÁC VECTOR ĐO THỬ.

Phương pháp so sánh mạch lỗi với mạch còn tốt là áp dụng tất cả các tổ hợp có thể có tại đầu vào và sau đó bỏ qua các tổ hợp có $y' = y$. Nếu tổ hợp các đầu vào nào đó, tạo ra $y' = \bar{y}$ thì lỗi được xác định, nếu không thì mạch là không bị lỗi hay có lỗi chưa phát hiện được. Dù tối ưu nhưng phương pháp này sẽ mất nhiều thời gian và nhất là nặng nề đối với các hệ thống logic phức tạp, có nhiều đầu vào, nhiều đường trung gian, và đường ra.

Có ba phương pháp tạo ra các vector đo thử, để nhận biết các lỗi trong các mạch số.

- (i) phương pháp bảng trạng thái; (ii) phương pháp đại số; và (iii) phương pháp dò đường.
- Ba phương pháp được giải thích ở các mục sau.

4.5.10 PHƯƠNG PHÁP BẢNG TRẠNG THÁI CỦA VIỆC TẠO RA CÁC VECTOR ĐO THỬ.

Bảng trạng thái được lập cho y và y' đối với toàn bộ các tổ hợp đầu vào có thể có. Khi xác định y' , đầu vào thông thường sẽ được thay thế bằng đầu vào lỗi. Khi mỗi đường có thể có lỗi s -a-0 hay s -a-1, nên số lượng lỗi có thể có là $2n$ (trong đó n là số lượng đường), như ở ví dụ 4.10, đối với 3 đường vào là các đầu vào x_1, x_2 và x_3 và một đường ra (đường thứ 4).

Ví dụ 4.10: Bảng 4.5, sẽ cho trạng thái của tất cả tám trạng thái lỗi của cổng AND ba đầu vào (đường thứ 1, thứ 2 và thứ 3) và một đường ra (đường thứ 4) ở hình 4.57.

Bảng 4.5: Bảng trạng thái đối với các lỗi khác nhau ở cổng AND.

Các mức vào			Mức ra không có lỗi	Mức ra y' với các lỗi							
x_1	x_2	x_3	y	(1/0)	(1/1)	(2/0)	(2/1)	(3/0)	(3/1)	(4/0)	(4/1)
0	0	0	0	0	0	0	0	0	0	0	1
0	0	1	0	0	0	0	0	0	0	0	1
0	1	0	0	0	0	0	0	0	0	0	1
0	1	1	0	0	1	0	0	0	0	0	1
1	0	0	0	0	0	0	0	0	0	0	1
1	0	1	0	0	0	0	1	0	0	0	1
1	1	0	0	0	0	0	0	0	1	0	1
1	1	1	1	0	1	0	1	0	1	0	1

(Các chữ số in đậm đối với y' là sai lệch với các chữ số của y)

Bảng trạng thái trên sẽ tạo ra các vector đo thử cho ở bảng 4.6.

Bảng 4.6: Các vector đo thử riêng của cổng AND.

Lỗi	Các vector đo thử để cho $y' = \bar{y}$
1/0	111
1/1	011
2/0	111
2/1	101
3/0	111
3/1	110
4/0	111
4/1	000, 001, 010, 011, 100, 101, 110

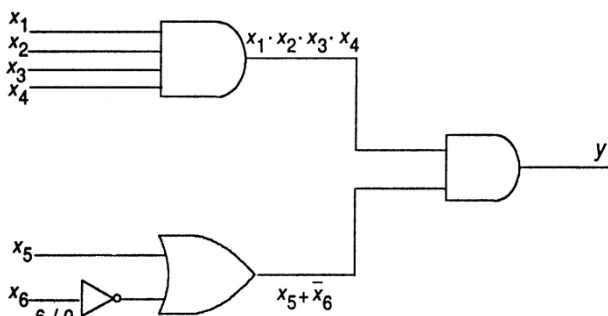
Một trong các vector 000, 001, 010, hay 100 sẽ nhận biết lỗi 4/1. (Các vector đo thử 011, 101, và 110 sẽ không được sử dụng để có lỗi 4/1, do các vector đó đáp ứng với các lỗi ghim tại mức 1 khác).

Sau khi tách được lỗi 4/1, các vector lỗi 011, 101, và 110 sẽ cho biết các lỗi 1/1, 2/1, và 3/1 tương ứng.

Sau đó vector đo thử 111 có thể được sử dụng để nhận biết các lỗi 1/0, 2/0, 3/0, hay 4/0. Lỗi riêng biệt có thể được nhận dạng bằng cách sử dụng thiết bị đo thử vệt dòng và các máy đo thử xung.

4.5.11 PHƯƠNG PHÁP ĐẠI SỐ.

Khi số lượng các biến lớn, phương pháp đại số thuận lợi hơn do bảng trạng thái trở nên cồng kềnh (khó sử dụng).



Hình 4.59: Mạch logic với lỗi 6/0.

Theo phương pháp đại số, ta đã biết biểu thức Boolean $y \oplus \bar{y}$, sẽ được đơn giản bằng cách áp dụng các định lý của đại số Boolean và sau đó xác định các vector đo thử bằng phương trình biểu thức đã được đơn giản hoá bằng 1, như ví dụ dưới đây.

Ví dụ 4.11: Hãy xác định các vector đo thử cho lỗi 6/0 trong mạch logic của hình 4.59.

Mức ra y không lỗi sẽ là: $(x_1 x_2 x_3 x_4)(x_5 + \bar{x}_6)$, và mức ra lỗi y' sẽ là $(x_1 x_2 x_3 x_4)(x_5 + \bar{0}) = x_1 x_2 x_3 x_4$

Đặt $x_1x_2x_3x_4$ bằng A và $x_5 + \bar{x}_6 = B$

Suy ra công XOR sẽ cho: $y \oplus y' = \overline{ABA} + A\overline{BA}$, áp dụng định lý De-Morgan cho \overline{AB} và ước lượng $A\overline{A} = 0$

Ta có: $y \oplus y' = (\overline{A} + \overline{B})A + A\overline{BA} = A\overline{A} + A\overline{B} + A\overline{A}B = A\overline{B}$

Để xác minh lỗi, $y \oplus y'$ sẽ phải bằng 1, do đó: $A\overline{B} = 1$ hay $A = 1$ và $B = 0$, hoặc: $x_1x_2x_3x_4 = 1$ và $x_5 + \bar{x}_6 = 0$.

Để có như vậy, chỉ khi $x_1 = x_2 = x_3 = x_4 = 1$, $x_5 = 0$, $\bar{x}_6 = 1$.

Vậy, bằng cách áp dụng phương pháp đại số, vector đo thử đối với lỗi 6/0 trong mạch logic ở hình 4.59, sẽ tạo ra 111101.

4.5.12 PHƯƠNG PHÁP DÒ ĐƯỜNG.

Phương pháp bảng trạng thái dài dòng, còn phương pháp đại số không thực sự được ưa chuộng, vì mỗi phương pháp đều phải nhớ nhiều định luật để rút gọn các biểu thức Boolean. Một phương pháp khác dùng để tạo ra các tín hiệu đo thử là 'phương pháp dò đường' sẽ khắc phục được khó khăn đã được đưa ra bởi các phương pháp bảng trạng thái và phương pháp đại số.

Theo phương pháp dò đường một đường sẽ được chọn từ đường bị lỗi đến đầu ra, thể hiện bằng đường đứt nét. Vector đo thử sẽ được xác định bằng cách tuân theo các bước cho dưới đây.

(. Giá trị logic (vector đo thử) đối với đường bị lỗi là được chọn sao cho đảo ngược với giá trị lỗi. Nếu lỗi ghim ở mức 0, thì mức vào ở đường được chọn là mức 1. Nếu lỗi bị ghim ở mức 1 thì mức vào sẽ được chọn là mức 0.

II. Tìm mức ra với vector lỗi của bước 1 trên đường lỗi và đảo ngược của mức ra trên đường đứt nét, bỏ qua các đường khác.

III. Ghi nhận nghịch đảo của mức ra ở bước II.

IV. Đường mạch khác hay các đường (không kể đường bị lỗi) cần phải có mức vào để mức ra bằng với giá trị ở bước III.

Ba ví dụ sau đây minh họa việc sử dụng các bước trên.

Ví dụ 4.12: Hãy xét cổng AND với lỗi 2/1 ở mạch hình 4.60.

(i). Vector đo thử của đường 2 là 0.

(ii). Mức ra 0,1 sẽ bằng 0.

(iii). Đảo mức ra = 1.

(iv). Để thực hiện mức ra = 1, các đường khác cần phải có các mức vào 1, 1.

Do vậy, các vector thử là 101. Để có các vector thử đó, thì $y = 0$, mà y' đối với lỗi 2/1 = 1. Vậy các vector thử là hợp lý.

Ví dụ 4.13: Hãy xét cổng OR với lỗi 1/0 ở mạch hình 4.61.

(i). Vector thử cho đường bị lỗi = 1.

(ii). Mức ra đối với hai mức vào 1, 0 trên hai đường bất kỳ = 1.

(iii). Mức ra đảo = 0.

(iv). Để có mức ra = 0, thì các đường vào khác đều phải là 0, 0.

Các vector thử là 100. Đối với các vector thử đó, thì $y = 1$, nên y' đối với 000 = 0. Vậy các vector đo thử là hợp lý.

Ví dụ 4.14: Hãy tìm các vector đo thử cho lỗi 1/0 ở mạch hình 4.62.

Mạch gồm một cổng AND và một cổng OR. Có ba đường vào, một đường trung gian và một đường ra (5 đường tất cả). Các bước được sử dụng như sau.

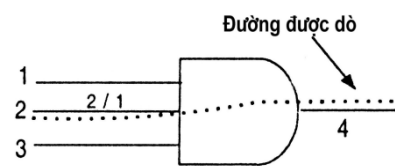
(i). Vector đo thử cho đường 1 = 1.

(ii). Với các mức vào 1, 0 ở cổng AND, thì mức ra ở đường 4 sẽ bằng 0.

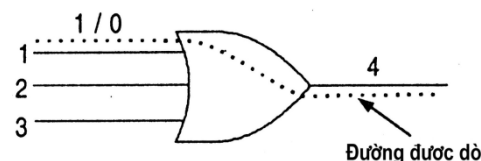
(iii). Đảo mức ra sẽ bằng 1.

(iv). Để có mức ra 1 từ cổng AND, thì đường còn lại trên cổng AND sẽ phải có vector đo thử là 1. Vậy các vector đo thử đối với các đường của cổng AND là 1, 1.

(v). Đầu vào lỗi đối với cổng OR bây giờ là 4/0, vậy vector đo thử đối với đường 4 là 1.



Hình 4.60: Cổng AND với lỗi 2/1.



Hình 4.61: Cổng OR với lỗi 1/0.

(vi). Mức ra đối với 1, 0 = 1
 (vii). Đảo mức ra là 0.
 (viii). Để có mức ra đảo là 0, thì cổng OR sẽ phải có mức vào 0 ở đường thứ 3.
 Vậy các vector đo thử là 110 (các vector đo thử đó sẽ cho $y = 1$ và $y' = 0$). Do đó các vector là hợp lý.

4.5.13 PHÁT HIỆN NHIỀU LỖI.

Khi nhiều hơn một đường bị kẹt ở mức 0 hay mức 1, thì hệ thống được gọi là có nhiều lỗi. Trong số các lỗi đường đơn, có thể có $2n$ lỗi (1 hoặc 0 đối với một đường trong số n đường), nhưng chỉ có một đường (đường bất kỳ) có lỗi. Đối với hệ thống nhiều lỗi, có thể có $3^n - 1$ lỗi theo ba trạng thái (ghim ở mức 0, ghim ở mức 1 hay không lỗi) cho mỗi đường. Nó sẽ không bao gồm tất cả các đường là không lỗi, mà sẽ gồm các lỗi đơn.

Vector đo thử đối với nhiều lỗi không thể xác định bằng cùng các phương pháp như sử dụng đối với các lỗi đường đơn bởi vì số lượng các lỗi sẽ rất lớn (728 với 6 đường). Phương pháp tốt nhất để xác định nhiều lỗi là xét việc chuyển đổi mạch đã cho do một số lỗi thay cho việc xét các lỗi của chính nó. Nhiều tổ hợp các lỗi có thể cho kết quả dưới dạng các chuyển đổi đồng nhất. Các chuyển đổi như vậy sẽ là ít hơn nhiều so với 3^n .

Khi đã xác minh mạch logic bị lỗi, lỗi thực tế có thể được xác định bằng máy phân tích logic hay máy phân tích ký hiệu.

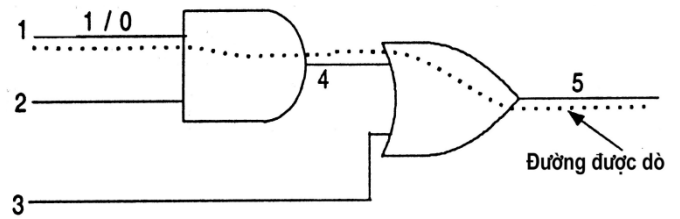
4.5.14 CÁC LỖI KHÔNG RÕ RÀNG.

Một lỗi có thể là không rõ ràng, nếu không tồn tại ngay cả khi thử mẫu có các lỗi đó. Lỗi sẽ xuất hiện ngẫu nhiên nếu mức ra y không lỗi và mức ra y' có lỗi là như nhau (tức là $y = y'$) với tất cả các tổ hợp mức vào có thể. Các lỗi như vậy có thể phát hiện bằng kỹ thuật cách ly, việc cách ly các cổng lần lượt và đo thử bằng thiết bị vệt dòng - xung hay thiết bị đầu đo logic - xung.

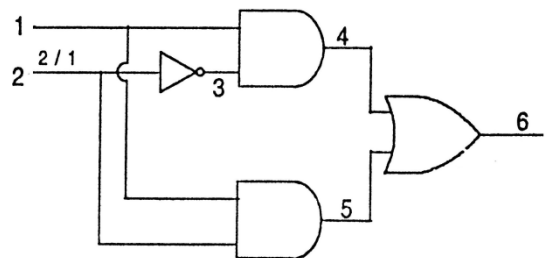
Ví dụ của lỗi nhập nhầm sẽ cho dưới đây.

Ví dụ 4.15: Hãy chứng minh rằng lỗi 2/1 ở mạch hình 4.63, là lỗi nhập nhầm.

Bảng trạng thái cho mạch hình 4.63, cho theo bảng 4.7.



Hình 4.62: Mạch logic với lỗi 1/0.



Hình 4.63: Mạch logic với lỗi không rõ ràng 2/1.

Bảng 4.7: Bảng trạng thái của y và y' cho mạch hình 4.63.

Các đầu vào		Đầu ra y (không lỗi)	Đầu ra y' có lỗi 2/1
Đường 1	Đường 2		
0	0	0	0
0	1	0	0
1	0	1	1
1	1	1	1

Bảng 4.7, chứng tỏ rằng $y = y'$ đối với tất cả các tổ hợp mức vào và do đó có thể có lỗi không rõ ràng.

4.5.15 ĐO THỬ CÁC MẠCH DÂY.

Các mạch dây cũng sử dụng các cổng logic (NOT, AND, OR, NAND và NOR) như đã sử dụng ở các mạch logic tổ hợp, chỉ khác ở điểm là ở các mạch dây, trạng thái ra trước đó có vai trò quan trọng trong việc xác định trạng thái ra cuối cùng.

Ở kiểu mạch chốt D, cho hai mức vào tại đầu vào S của flip - flop D (1 hoặc 0), thì các mức vào của đầu vào R là cố định, tức là mức 0 khi $D = 1$ và mức 1 khi $D = 0$. Vì vậy, các mức ra là không đổi. Khi $D = 1$, thì mức ra là 1 còn khi $D = 0$, thì mức ra sẽ bằng 0 và không có ảnh hưởng của trạng thái trước đó. Vậy, flip - flop D hoạt động như một cổng đệm. Mẫu thử sẽ như đối với logic tổ hợp. Nếu flip - flop D ghim ở mức 1, thì đo thử flip-flop D bằng mức vào 0. Nếu D ghim ở mức 0, thì đo thử D bằng mức vào 1. (đối với các cổng khác không thực hiện được theo cách này). Ví dụ cho FF JK. Đầu vào J ghim ở mức 1, bảng trạng thái như ở bảng 4.8.

BẢNG 4.8: Bảng trạng thái của flip-flop JK đối với lỗi J ghim tại mức 1 (s-a-1)

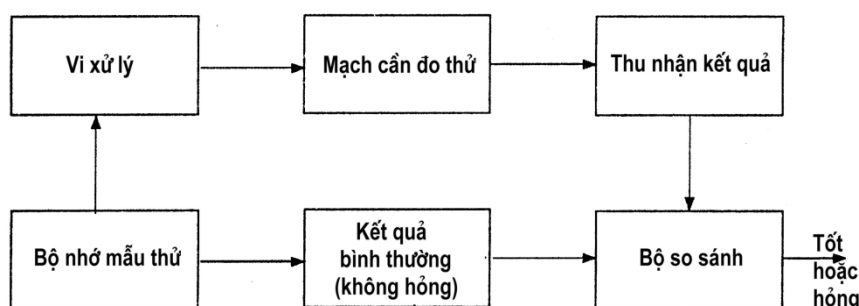
Các mức vào		Trạng thái trước	Mức ra (Y) không lỗi	Mức ra Y' có lỗi
J	K	Q_n	Q_{n+1}	với J ghim ở mức 1
0	0	0	0	1
		1	1	1
0	1	0	0	1
		1	0	0
1	0	0	1	1
		1	1	1
1	1	0	1	1
		1	0	0

Vậy có hai mẫu thử: (i) $J = 0, K = 0$ và trạng thái trước đó = 0 và (ii) $J = 0, K = 1$, trạng thái trước đó = 0. Vậy đối với phép thử flip - flop JK cho lỗi J ghim ở mức 1, có sự duy trì trạng thái trước đó tại 0 và sau khi áp đặt các tín hiệu 00 hay 01 tại J và K. Nếu mức ra vẫn duy trì tại mức 1 mà lẽ ra là trở thành mức 0, thì lỗi J kẹt tại mức 1 đã được xác minh.

Trạng thái yêu cầu trước đó nhận được bởi trạng thái của máy được thể hiện theo giản đồ trạng thái hoặc bảng chuyển đổi.

4.5.16 THIẾT LẬP PHÉP ĐO THỬ.

Hình 4.64, cho cách thiết lập phép đo thử đối với việc đo thử các cổng logic. Việc thiết lập phép đo là trực tiếp. Các vector đo thử sẽ được áp dụng đến mạch cần đo thử thông qua vi xử lý. Mẫu thử từ bộ nhớ sẽ được áp dụng.



Hình 4.64: Thiết lập phép đo thử các cổng logic.

Mức ra của mạch sẽ được chốt và truyền đến bộ so sánh. Bộ so sánh cũng sẽ thu kết quả không lỗi bình thường. Nếu mức ra của mạch chốt phù hợp với mức tham chiếu, thì mạch logic sẽ thông qua bằng tín hiệu OK, nếu không thì lỗi sẽ được biểu thị.

Thiết bị phân tích ký hiệu cũng có thể sử dụng để so sánh mức ra với ký hiệu đã được chuẩn tạo thành từ các vector đo thử. Số liệu đáp ứng đối với toàn bộ chuỗi các phép thử sẽ được nén thành số liệu đơn được gọi là ký hiệu. Nếu ký hiệu của mạch cần đo không tương thích với ký hiệu bình thường, thì mạch có lỗi.

4.5.17 CÁC THIẾT BỊ ĐO THỬ MẠCH SỐ.

Ở các hệ thống tương tự, các chỉ thị của voltmeter và dạng sóng ở máy hiện sóng được đo tại các điểm đo quy định, góp phần cho việc chẩn đoán lỗi. Nhưng ở các mạch số, mức điện áp thấp hoặc cao và các xung không theo chu kỳ, dài và phức tạp. Ngoài ra, tất cả các dòng số liệu có vẻ như nhau. Do đó, các phương pháp thông thường không sử dụng được cho các mạch số.

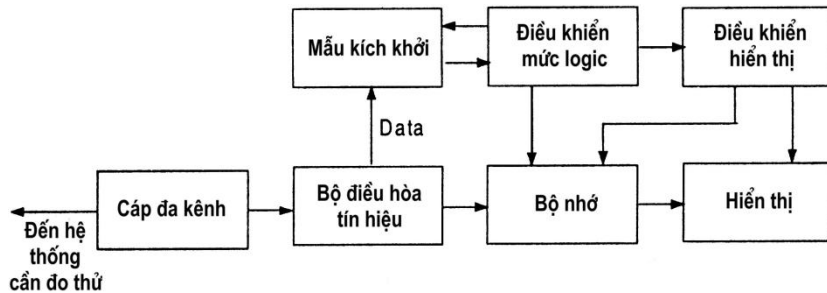
Thiết bị phân tích logic có thể sử dụng để ghi nhận dãy xung phức tạp, không chu kỳ, nhưng đó là thiết bị đo rất đắt tiền. Loại thiết bị đo đơn giản và giá thành thấp đó là thiết bị phân tích ký hiệu.

Ngoài ra, có một số máy đo rất đơn giản như đầu dò logic, bộ tạo xung logic, bộ tạo vết dòng, đầu kẹp logic và bộ so sánh được sử dụng rộng rãi để sửa chữa trong các bảng mạch số. Một số thiết bị đo thử mạch số được mô tả như sau.

a) Máy phân tích logic.

Các máy phân tích logic có hai loại: (1) máy phân tích logic trạng thái và (2) máy phân tích logic định

thời. Ở loại máy phân tích logic trạng thái, các tín hiệu xung nhịp nhận được từ hệ thống cần đo. Ở loại máy phân tích logic định thời, một bộ tạo xung nhịp riêng tốc độ cao hơn lắp trong máy phân tích. Cả hai loại có thể chế tạo dưới dạng thiết bị đo, nhưng 'máy phân tích trạng thái' sử dụng phổ biến hơn. Sơ đồ khối của máy phân tích logic trạng thái thông dụng như ở hình 4.65. Chức năng của mỗi khối như sau:



Hình 4.65: Sơ đồ khối của thiết bị phân tích logic.

Cáp đa kênh. Cáp đa kênh là cáp dây phẳng, 16 đầu đo nối với các chân của bus máy tính, một đầu cáp sẽ nối với chân *MREQ* để có các tín hiệu xung nhịp.

Khối điều hoà tín hiệu. Khối điều hoà tín hiệu sẽ tối thiểu hoá sự quá tải, sẽ bù sự méo dạng bất kỳ ở các đặc tính của tín hiệu do điện dung của các đầu đo, chuyển đổi mức của các xung để nếu hệ thống cần đo thử có họ logic khác, tính năng của máy phân tích không bị ảnh hưởng.

Khối nhận mẫu. Khối nhận mẫu sẽ nhận các từ số từ khối điều hoà tín hiệu và so sánh từng từ số với từ kích khởi quy định. Khi so sánh hoàn thành, nó sẽ kích hoạt khối điều khiển logic để dừng việc ghi nhận trong bộ nhớ.

Khối điều khiển logic. Tín hiệu nhận được từ khối ghi nhận mẫu sẽ chỉ thị cho bộ nhớ dừng việc ghi sau khi một số lượng các từ quy định (64 từ). Khi việc ghi nhận hoàn thành, khối điều khiển sẽ báo điều khiển hiển thị tiếp quản việc điều khiển.

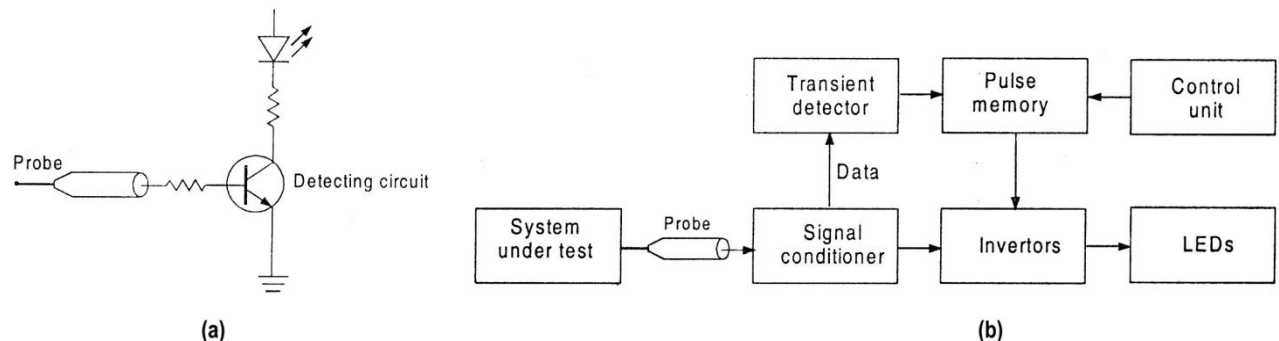
Điều khiển hiển thị. Điều khiển hiển thị sau khi nhận tác động điều khiển sẽ lệnh cho bộ nhớ hiển thị số liệu đã được ghi nhận.

Hiển thị. Khối hiển thị là ống tia cathode sẽ hiển thị số liệu thu được do lệnh từ điều khiển hiển thị. Số liệu thu được có thể được phân tích trực tiếp hay vào thời điểm thích hợp như khi được thu nhận.

Bộ nhớ. Bộ nhớ là RAM tốc độ cao có khả năng lưu trữ số lượng các từ số quy định, khoảng 128 từ số. Bộ nhớ là bộ phận chính của máy phân tích.

b) Đầu dò logic

Đầu dò logic là thiết bị đo thử để sử dụng, đo sự hiện diện của các xung nhị phân tại một điểm đo. Đầu dò logic cơ bản thể hiện ở mạch hình 4.66a.



Hình 4.66: (a) Đầu dò logic cơ bản, (b) Sơ đồ khối của đầu dò logic tinh vi.

Nếu có xung dương (mức logic 1) tại điểm cần đo, thì transistor sẽ dẫn và LED sẽ sáng. Đối với xung âm hay xung mức 0, thì transistor sẽ ngưng dẫn và LED sẽ tắt. Vậy về cơ bản thiết bị đo sẽ phát hiện sự hiện diện của một xung.

Đầu dò logic tinh vi có các đặc tính sau:

1. Bộ nhớ để lưu các chuyển đổi các xung quá độ và hiển thị đồng thời
2. Có khả năng mở rộng các xung ngắn (có thể yêu cầu mở rộng xung 10ns thành xung 100ns).
3. Lắp các LED để chỉ thị: một LED sẽ sáng chỉ mức xung cao và một LED khác sẽ sáng chỉ mức xung thấp.

Sơ đồ khối của đầu dò logic tinh vi hơn như ở hình 4.66b.

Chức năng của các khối sẽ được giải thích như sau:

- **Khối điều hoà tín hiệu.** Khối điều hoà tín hiệu sẽ điều hoà lại mức logic TTL hoặc CMOS đến các giá trị chuẩn cao và thấp. Để tránh quá tải cho hệ thống logic cần đo, thì khối điều hoà tín hiệu có thể có tầng đệm.

- **Khối phát hiện xung.** Khối phát hiện xung sẽ phát hiện đỉnh xung hay xung nhọn.

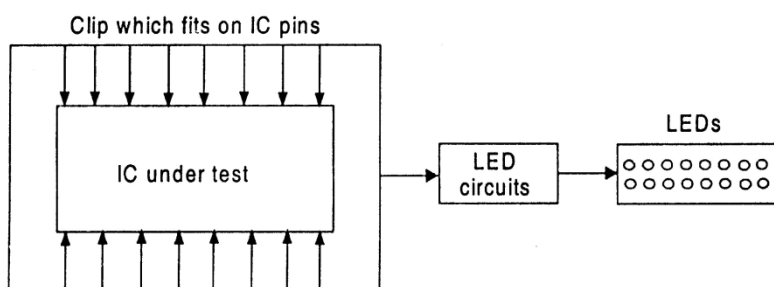
- **Khối nhớ xung.** Xung nhọn đã được phát hiện sẽ được lưu trữ vào bộ nhớ và sẽ được hiển thị cho đến khi nhấn nút đặt lại.

- **Các khối đảo.** Tầng đảo gồm hai mạch đảo có các LED. Khi có LED đỏ sáng sẽ chỉ thị có xung. Khi LED xanh sáng sẽ chỉ không có xung.

Đầu dò logic có thể hiển thị xung logic đơn cũng như chuỗi xung.

c) Bộ ghim logic

Bộ ghim logic dùng để quan sát nhiều điểm đo, sẽ ghim trên các chân của vi mạch cần đo. Các chân IC sẽ được nối đến bộ chỉ thị gồm nhiều LED, nên sẽ cho biết giản đồ xung theo trạng thái ở các chân bằng các LED. Bộ ghim logic thường được chế tạo cho 14/16 chân, do đó không thích hợp cho việc đo thử vi xử lý. Đầu kẹp logic rất hữu dụng cho việc đo thử các bộ đếm và các thanh ghi dịch hay vi mạch có



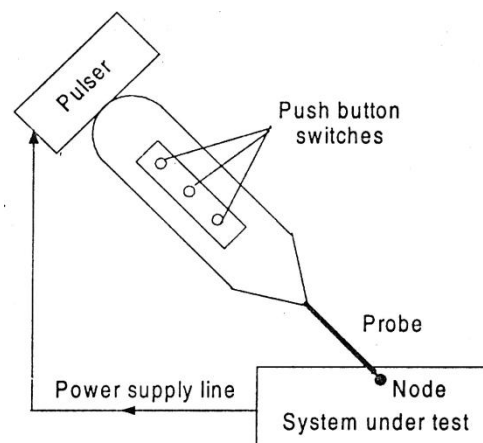
Hình 4.67: Sơ đồ khối của bộ ghim logic

bảng trạng thái nào đó. Mức dòng lớn nhất thường nhỏ hơn 50mA. Bộ ghim logic sẽ nhận mức dòng thấp hơn 15 μ A từ các chân của IC cần đo thử nên không gây quá tải cho IC. Sơ đồ khối cơ bản của đầu kẹp logic như ở hình 4.67.

Các mạch LED là các mạch đảo như được sử dụng trong đầu dò logic. Do vậy trong thực tế bộ ghim logic là đầu dò logic mở rộng. Sự hiển thị trên các LED sẽ cho biết các trạng thái tiếp theo của các chân IC hoặc là mức cao (LED sáng) hoặc ở mức logic thấp (LED không sáng) hoặc dãy xung (LED sáng mờ).

d) Bộ tạo xung logic

So với đồng hồ đo tương tự bộ ghim logic đo thử nhanh hơn và tiện lợi hơn trong việc đo thử các IC, cho phép đo trong mạch và do đó rất thông dụng trong kỹ thuật số. Bộ tạo xung logic đôi khi cần để tạo ra các xung tại một điểm mà không cắt mạch hay không tháo IC. Bộ tạo xung có khả năng phát ra chuỗi xung vào điểm bất kỳ trong hệ thống, bất kể trạng thái hiện có tại điểm (hay nút) đó là đã có mức 0 hay mức 1. Nghĩa là bộ phát xung sẽ làm cho nút có mức cao thành mức 1 và nút mức thấp thành cao trong một khoảng thời gian ngắn, như thể hiện ở hình 4.68, trừ nút có lỗi ghim nào đó. Khi không có lỗi, LED ở đầu dò logic sẽ nhấp nháy khi sử dụng bộ phát xung. Ở trạng thái có lỗi, LED ở đầu dò logic sẽ phát sáng liên tục nếu lỗi ghim ở mức 1 [s-a-1] hoặc sẽ vẫn off nếu lỗi là ghim ở mức 0 [s-a-0]. Do vậy, thiết bị đơn giản này có thể xác định các lỗi ghim trong các mạch số đơn giản mà không cần phải sử dụng vector đo thử. Tuy nhiên, vector đo thử là cần cho mạch phức tạp gồm có hàng trăm đường.



Hình 4.68: Bộ tạo xung logic.

Bộ tạo xung logic khác với máy phát xung thông thường. Máy phát xung có trở kháng ra thấp nên sẽ gây quá tải ở nút cần đo thử. Ngược lại, bộ tạo xung logic điều chỉnh dạng sóng tạo ra ở trạng thái tĩnh cho điểm cần đo thử. Khi không làm việc, trở kháng của bộ tạo xung logic có mức cao. Khi làm việc, công suất xung là rất nhỏ (1 hoặc 2%) nên sự quá tải cho mạch cần đo là không đáng kể.

Bộ tạo xung được cấp nguồn từ mạch cần đo thử. Độ cao của xung được quy định từ nguồn cung cấp của mạch.

Bộ tạo xung được đặt trước để cung cấp xung 100Hz, 10Hz, và 1Hz ở đầu ra. Chọn tần số yêu cầu bằng chuyển mạch dạng nút ấn [Push button switches].

Có thể sử dụng bộ tạo xung để phát hiện xung điện áp cũng như các xung dòng (các ngắn mạch) khi tiếp xúc bằng đầu dò điện áp (đầu dò logic) và đầu dò dòng điện (bộ tạo vệt dòng) tương ứng.

e) Bộ dò dòng logic (hay đầu dò dòng điện)

Nếu điểm đo thể hiện trạng thái ngắn mạch, thì có thể phát hiện cấu kiện gây ra trạng thái ngắn mạch mà các đầu dò logic tốt nhất cũng không thể phát hiện được. Nếu một IC được phát hiện bị ngắn mạch, không phải tất yếu ngắn mạch tự bên trong IC, mà có thể là do cầu nối hàn giữa các đường mạch trên bảng mạch in. Dù ngắn mạch có thể dò tìm đường mạch đứt hay bằng cách tháo IC, nhưng sẽ mất nhiều thời gian và nguy hiểm, cũng như có thể tạo ra các hư hỏng khác trong mạch. Đầu dò dòng hay bộ dò dòng là công cụ hiệu quả để phát hiện ngắn mạch.

Bộ dò dòng sẽ nhạy cảm từ trường được tạo ra bởi các xung tăng nhanh. Các xung tăng nhanh có thể được tạo ra từ ngoài bằng bộ phát xung logic.

Chỉ thị là một LED hiển thị có thể chỉ thị một xung đơn hay một chuỗi xung tùy thuộc xung vào. Khi từ trường yếu, bộ dò dòng sử dụng bộ khuếch đại có hệ số khuếch đại cao. Tín hiệu dò được che chắn để loại bỏ thay đổi của tín hiệu trích dẫn do các từ trường khác. Bộ dò dòng không nhạy cảm điện áp mà nhạy cảm dòng điện nên có thể làm việc ở tất cả các họ logic. Độ nhạy của bộ dò dòng là 1mA đến 1A. Bộ dò dòng có thể chỉ rõ mức dòng mà bộ dò dòng làm việc bằng dòng xoay chiều hay dòng xung, nên yêu cầu chính là phải có bộ tạo xung logic.

Sử dụng bộ dò dòng cùng với bộ tạo

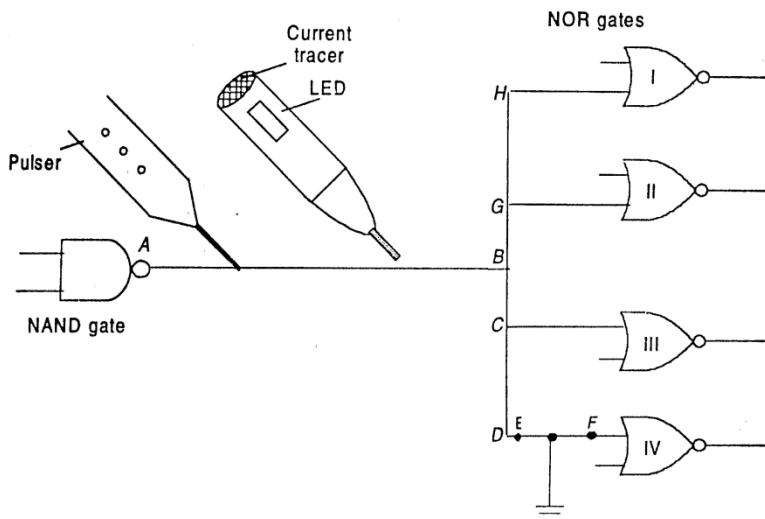
xung logic như ở hình 4.69, trong đó tồn tại điểm ngắn mạch tại E (ở tải là cổng IV). Bộ tạo xung logic sẽ tạo ra chuỗi xung ngắn đặt tại A. Di chuyển bộ dò dòng trên tải (không cần chạm vào mạch) từ điểm A đến B. LED sẽ phát sáng theo xung từ bộ tạo xung. LED không phát sáng giữa điểm B và điểm G mà sẽ sáng liên tục giữa điểm B và điểm C, tức là cho biết rằng không có ngắn mạch ở mạch phía trên điểm B (giữa B và G hoặc phía trên) mà có ngắn mạch ở đoạn mạch phía dưới điểm B, LED sẽ phát sáng tại C, D, và E, nhưng không sáng tại điểm F, chứng tỏ rằng có ngắn mạch giữa điểm E và F.

f) Bộ so sánh logic

Bộ so sánh logic sẽ so sánh các mức ra của IC bị nghi ngờ có sai hỏng và IC còn tốt đã biết gọi là IC tham chiếu. Để thực hiện phép so sánh, sử dụng cổng hoặc-loại trừ (XOR).

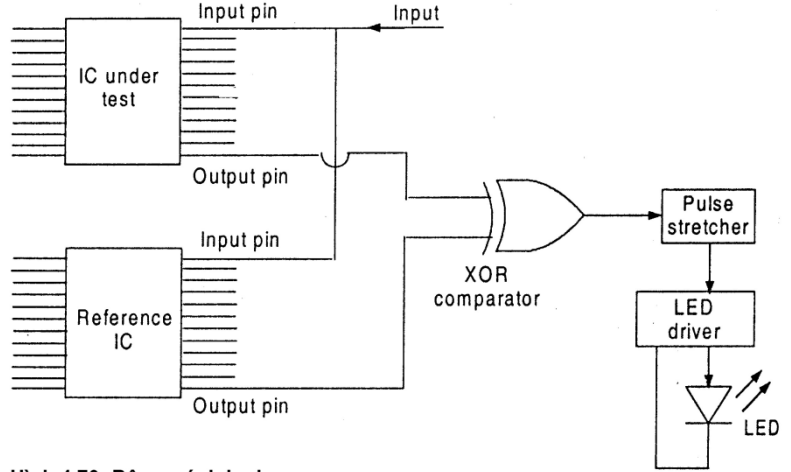
Các đầu vào của cả hai IC được nối song song như ở hình 4.70. Các đầu ra được nối đến bộ so sánh. Bằng cách mắc như vậy, nếu cả hai IC đều tốt và các mức vào như nhau, thì các mức ra (tức các đầu vào đối với cổng XOR) cũng phải đồng nhất và do đó mức ra của cổng XOR sẽ phải bằng 0. Sự không đồng nhất bất kỳ ở hai IC sẽ thể hiện mức điện áp cao (mức logic 1).

Độ rộng xung nhỏ vào khoảng từ 300ns đến 1ms sẽ cho chỉ thị ở LED ổn định. Các xung nhỏ thấp hơn 50ns là được bỏ qua.



Hình 4.69: Cách phát hiện ngắn mạch bằng bộ dò dòng.

Bộ so sánh logic thích hợp cho việc đo thử các vi mạch logic tổ hợp, logic dãy, các thanh ghi dịch, và các bộ nhớ. Tuy nhiên, bộ so sánh không thích hợp đối với logic kiểu ba trạng thái và logic kiểu collector hở. Ngoài ra, bộ so sánh không thể sử dụng cho cấu kiện MOS khi mức điện áp cao hơn của các cấu kiện MOS sẽ gây nguy hiểm cho bộ so sánh. Bộ so sánh không dùng để đo thử các IC tuyến tính (khuyếch đại thuật toán) khi mức ra của các IC tuyến tính là tín hiệu tương tự.



Hình 4.70: Bộ so sánh logic.

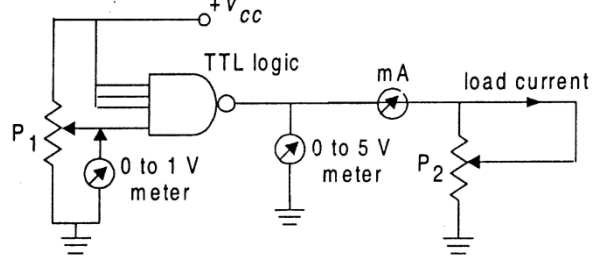
Bộ so sánh logic có bảng mạch chân

cắm [socket board] có thể đặt trước bằng các chuyển mạch. IC tham chiếu được đặt vào chân cắm. Bảng mạch chân cắm sẽ nhận các chân nguồn cung cấp và chân đất và sẽ hiển thị các sai lệch ở mức ra.

g) Bộ đo thử IC số

Về cơ bản, bộ thử IC số là một thiết bị đo đơn giản dùng để đo mức logic thấp nhất của mức 1 và mức logic cao nhất của mức 0, như thể hiện ở hình 4.71.

Biến trở P_1 ở đầu vào của cổng NAND được điều chỉnh để có $V_{in} = 0V$, ở điều kiện này cổng NAND sẽ cho dòng chảy qua P_2 .

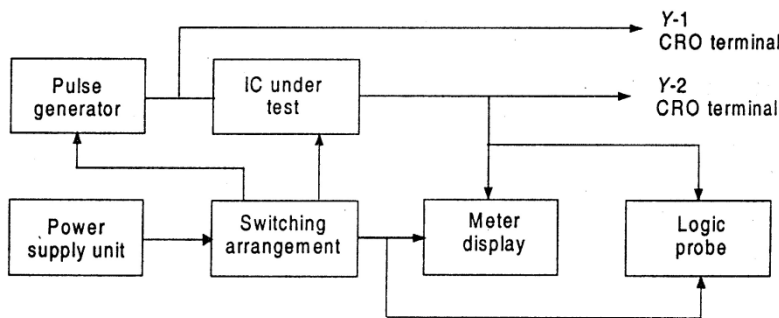


Hình 4.71: Thiết lập phép đo thử logic TTL.

P_2 sẽ được điều chỉnh để có dòng định mức lớn nhất (khoảng $400\mu A$ đối với IC cực toàn bộ). Đọc mức điện áp ra ở đồng hồ đo mức ra. Nếu đồng hồ chỉ thấp hơn $2,8V$, thì tăng điện áp vào (V_{in}) bằng cách điều chỉnh P_1 . Điện áp vào lấy tại mức mà điện áp ra đọc trên đồng hồ là $2,8V$, đây là mức V_{IL} . Đối với vi mạch TTL tốt, mức điện áp vào sẽ không lớn hơn $0,8V$. Nếu cao hơn thì vi mạch TTL đã bị lỗi.

Để đo V_{IH} , có thể sử dụng cổng AND. Điện áp vào có thể giữ như trên để có điện áp ra là $2,8V$. Nếu không đủ mức điện áp ra, thì tăng điện áp vào cho đến khi có mức ra là $2,8V$. Giá trị điện áp vào theo giá trị điện áp ra là $2,8V$ sẽ là mức V_{IH} . Giá trị V_{IH} nhỏ nhất là $2V$ đối với vi mạch logic TTL tốt.

Bộ đo thử IC số (hình 4.72) có sẵn điện áp nguồn, các điện trở và các đồng hồ đo. Bộ đo thử IC số tinh vi hơn có lắp sẵn đầu dò logic để đo thử bằng trạng thái của IC. Một số bộ đo thử IC số có sẵn bộ phát xung và máy hiện sóng hai vệt, cho phép đo độ trễ truyền P_d , hoặc từ mức cao xuống mức thấp (P_{dHL}), hoặc từ mức thấp lên mức cao (P_{dLH}), bằng cách khảo sát các sườn xung được tạo ra trên màn hình của máy hiện sóng. Bộ đo thử cũng có sẵn các chân cắm cho các IC khác nhau và lắp chuyển mạch để kết nối các chân đúng với các mức điện áp nguồn cung cấp và các đồng hồ đo.



Hình 4.72: Sơ đồ khối của bộ đo thử IC số.

CHƯƠNG 5: ĐO THỬ CÁC THIẾT BỊ ĐIỆN TỬ

5.1 ĐO THỬ THIẾT BỊ NGUỒN CUNG CẤP

Tất cả các thiết bị điện tử cần phải có nguồn cung cấp *dc*. Các thiết bị điện tử hiện nay đều yêu cầu các mức điện áp *dc* thấp, thường là từ 5V đến 15V lấy từ nguồn điện áp *ac* nhờ biến áp giảm áp, chỉnh lưu lọc và ổn định. Các bộ nguồn cung cấp sẽ cung cấp năng lượng cho các tầng của thiết bị, nối rẽ mạch vào đầu ra của bộ nguồn cung cấp. Bộ nguồn sẽ cung cấp tổng các mức dòng chảy qua các tầng riêng của thiết bị, chẳng hạn nếu có 5 tầng được nối với nguồn cung cấp có các mức dòng là 5mA, 10mA, 15mA, 30mA và 100mA, thì dòng chảy qua nguồn cung cấp sẽ là 160mA. Do có mức dòng lớn chảy qua bộ nguồn, nên bộ nguồn sẽ phát nhiệt nhiều, làm cho bộ nguồn dễ bị hỏng nhất. Ước tính sơ bộ ít nhất có đến 25% trong tổng số các sai hỏng ở hệ thống điện tử xảy ra riêng ở bộ nguồn cung cấp.

5.1.1 TRÌNH TỰ ĐO THỬ ĐỐI VỚI CÁC BỘ NGUỒN CUNG CẤP.

Bộ nguồn cung cấp trước tiên phải được kiểm tra ở trạng thái ngắt nguồn (đo nguội) và sau đó đo ở trạng thái bật nguồn (đo nóng).

a) Đo nguội.

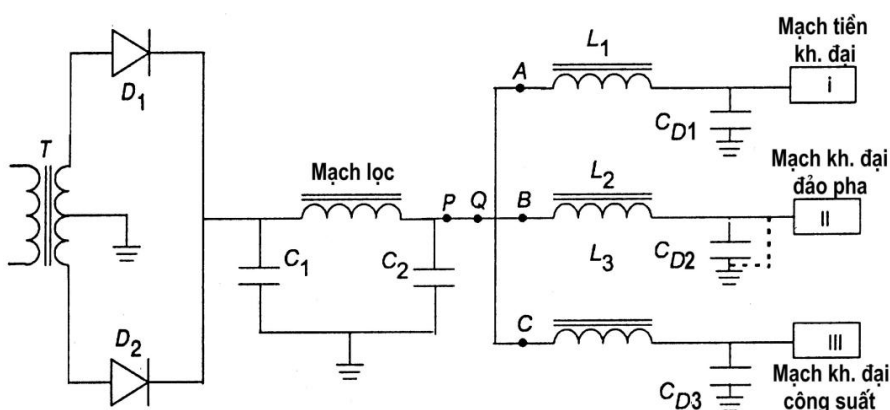
Trong trường hợp có dòng điện lớn chảy qua bộ nguồn cung cấp, hư hỏng đầu tiên phải là đứt dây chì. Nếu do sai lầm hoặc không biết, sử dụng dây chì chịu dòng cao hơn định mức thì linh kiện khác trong mạch có dòng chảy qua sẽ cháy, chẳng hạn như cuộn cảm của bộ lọc (hay điện trở), các diode chỉnh lưu và biến áp, tất cả đều có giá trị đắt hơn nhiều so với dây chì. Do đó, cầu chì phải luôn luôn giữ đúng định mức để khi có dòng chảy qua vượt quá 25% giá trị định mức, cầu chì sẽ cháy, nên bảo vệ được các cấu kiện trong mạch không bị hỏng. Cầu chì hợp lý là công cụ bảo vệ dự phòng của thiết bị điện tử.

Khi thiết bị hỏng, bước xem xét kiểm tra trước tiên bằng chức năng đo điện trở của đồng hồ [Ohmmeter] có bị ngắn mạch giữa dây nguồn cung cấp và vỏ máy hay không ! Cần phải ngắt nguồn điện chính, nên gọi là *đo nguội*. Nếu đo nguội cho thấy ngắn mạch, cần phải xác định vị trí ngắn mạch, tìm nguyên nhân và sửa chữa hư hỏng. Khi hư hỏng đã được sửa chữa phù hợp, thì ohmmeter sẽ không thể hiện ngắn mạch. Sau đó kiểm tra cầu chì. Thông thường, cầu chì có thể cháy. Nhưng nếu xác định cầu chì chưa bị thay thế, thì có thể cho rằng cầu chì cần dòng định mức cao hơn, nên cần phải thay thế cầu chì có dòng định mức thích hợp.

Ngắn mạch có thể trong mạch nguồn cung cấp, hoặc trong đường nguồn bất kỳ cấp nguồn đến tầng khác nào đó trong thiết bị. Ở trường hợp sau, tầng có liên quan sẽ mất điện áp, do không có dòng chảy qua tầng đó. Chỉ có bộ nguồn cung cấp bị ảnh hưởng bởi mức dòng lớn do ngắn mạch. Dòng nguồn lớn bởi vì đáng lẽ chảy qua các cấu kiện bán dẫn có điện trở, thì lúc này dòng chảy trực tiếp xuống đất.

Định vị điểm ngắn mạch có thể xác định bằng kỹ thuật đo cách điện.

Xét một bộ nguồn cung cấp cụ thể như ở mạch hình 5.1, thể hiện ngắn mạch khi đo điện trở điểm đầu ra P. Khi cắt mạch giữa P và Q, và đo tại P vẫn thể hiện ngắn mạch, có thể do tụ lọc C_1 hoặc C_2 bị ngắn mạch, diode D_1 hoặc D_2 . Trị số điện trở đo được tại P có thể không đúng ngắn mạch do cuộn cảm và cuộn dây biến áp, nhưng sẽ thấp hơn so với bình thường.



Hình 5.1: Sai hỏng do ngắn mạch ở hệ thống nguồn cung cấp.

Nếu sau khi cắt giữa P và Q, điểm đo P thể hiện trị số đo điện trở bình thường, thì nguồn cung cấp không bị ngắn mạch với vỏ, nên sai hỏng có thể do mạch ngoài, ở một trong số các tầng nối với đầu ra của bộ nguồn cung cấp. Khắc phục mỗi nối P và Q, và ngắt mạch tại A, nếu ngắn mạch đo được tại P vẫn còn, tầng 1 là tốt và ngắn mạch có thể ở tầng 2 hoặc tầng 3. Tiếp theo, thực hiện ngắt mạch tại B. Không có ngắn mạch tại P sẽ chứng tỏ rằng ngắn mạch có ở tầng 2, nếu không thì ngắn mạch là ở tầng thứ 3. Giả sử ngắn mạch ở tầng 2, thì có thể ngắn mạch nhiều nhất là tụ lọc C_{D2} .

Trong các thiết bị điện tử mới sử dụng bảng mạch in mật độ cao, việc tháo mỗi hàn và hàn lại tại các điểm khác nhau để đo thử sẽ rất khó khăn. Để xác định ngắn mạch, sử dụng đầu đo vệt dòng của máy hiện sóng. Cùng với máy tạo xung (sử dụng xung tần số thấp), có thể phát hiện dòng ngắn mạch. Hoặc có thể kiểm tra lần lượt các tụ lọc trực tiếp bằng ohmmeter.

b) Đo nóng.

Sau khi ngắn mạch đã được xác định và sửa chữa, thì có thể bật [ON] nguồn cung cấp chính (điện lưới), để thực hiện các phép đo thử khác khi có nguồn điện lưới. Các phép đo như vậy gọi là 'đo nóng' do có nguồn cung cấp trong thiết bị. Các hiện tượng hư hỏng có thể có như sau:

- * Điện áp ra bằng 0.
- * Điện áp ra thấp hơn so với mức bình thường.
- * Điện áp ra cao hơn so với mức bình thường.
- * Điện áp không ổn định.
- * Điện áp gợn cao hơn so với mức bình thường.

Trong các thiết bị điện tử mới phần lớn đều sử dụng nguồn cung cấp ổn định, với hai loại là ổn áp nối tiếp và ổn áp song song. Các bộ ổn định điện áp mới sử dụng các IC ổn áp ba chân. Để có hiệu suất cao hơn, sử dụng các hệ thống nguồn cung cấp kiểu chuyển mạch.

5.1.2 BỘ NGUỒN ỔN ÁP NỐI TIẾP.

Mạch ổn áp nối tiếp cơ bản sử dụng cấu kiện rời như ở hình 11.3.

Sự ổn định của điện áp ra nhận được nhờ diode Zener (Z), transistor phát hiện sai lệch (Q_2) và transistor điều chỉnh (Q_1) mắc nối tiếp với tải. Diode Zener sẽ giữ mức điện áp emitter của transistor Q_2 không đổi thông qua hoạt động của zener. Một phần của điện áp ra sẽ được cung cấp đến base của Q_2 . Mức điện áp V_{BQ2} sẽ trừ cho mức điện áp zener để tạo thành điện áp phân cực thuận cho Q_2 .

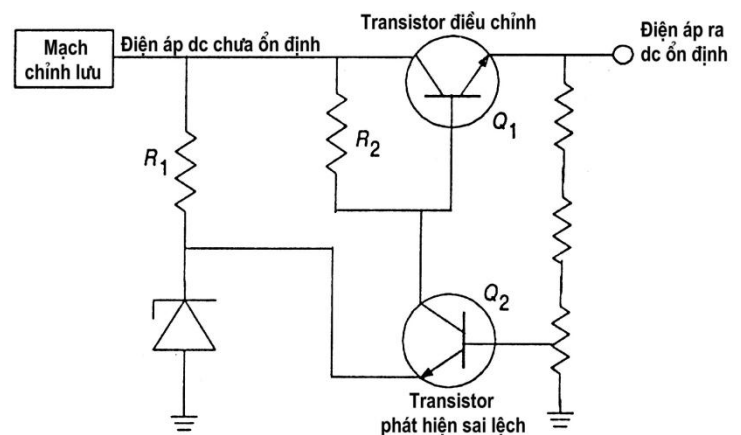
Nếu điện áp ra dc tăng lên, điện áp tại base của Q_2 sẽ tăng và dòng collector của Q_2 tăng, dẫn đến mức sụt áp lớn hơn trên R_2 , và do đó điện áp tại collector của Q_2 và điện áp tại base của Q_1 giảm xuống, làm cho dòng chảy qua Q_1 giảm xuống, nghĩa là làm giảm dòng

chảy qua tải, do vậy điện áp tải sẽ được giảm xuống. Tương tự, khi điện áp tải giảm xuống, điện áp phân cực thuận của Q_2 sẽ giảm, điện áp phân cực thuận của Q_1 sẽ tăng lên, sẽ làm tăng dòng chảy qua transistor nối tiếp Q_1 và tải. Do đó điện áp ngang qua tải sẽ được tăng lên. Ảnh hưởng thực trong hoạt động của transistor phát hiện sai lệch, Q_2 và transistor nối tiếp, Q_1 có khuynh hướng bù lượng thay đổi bất kỳ ở điện áp ra dc , để giữ cho điện áp ra không đổi thường trong khoảng 0,5%.

a) Các sai hỏng trong mạch nguồn cung cấp.

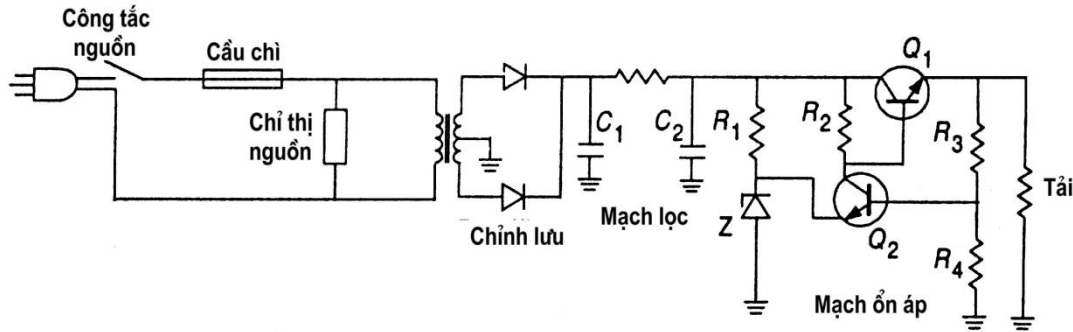
Ảnh hưởng do sai hỏng ở các linh kiện của mạch nguồn cung cấp (hình 5.3), sử dụng mạch chỉnh lưu toàn kỳ và mạch ổn áp nối tiếp gồm:

- **Mất kết nối ở đường điện lưới, chuyển mạch và cầu chì** Sẽ không có điện áp nguồn điện lưới đưa đến biến áp, do đó điện áp dc ở đầu ra sẽ bằng 0.
- **Đứt vòng dây của biến áp** Không có điện áp đưa đến các diode chỉnh lưu, nên điện áp dc ra sẽ bằng 0.
- **Các vòng dây của biến áp bị ngắn mạch với nhau** Mức dòng lớn sẽ chảy qua biến áp, tạo ra nhiệt



Hình 5.2: Mạch ổn áp nối tiếp cơ bản.

lượng lớn. Cầu chì bảo vệ có thể đứt.



Hình 5.3: Mạch nguồn ổn áp.

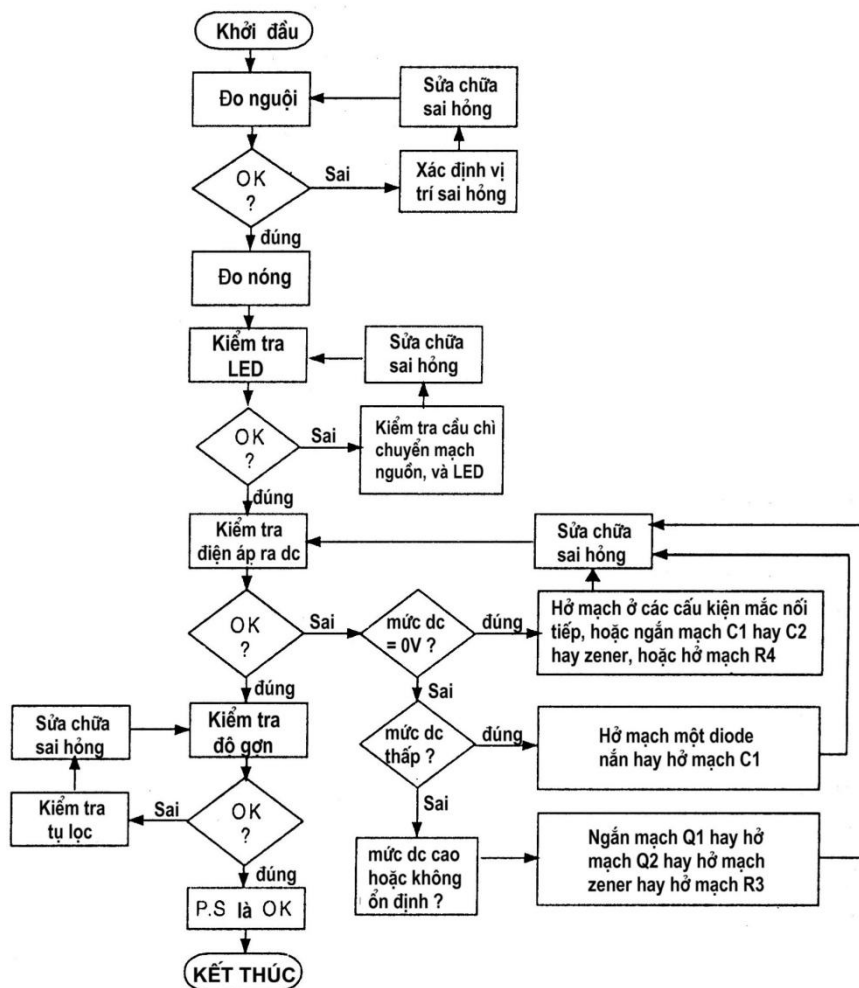
- **Mất kết nối điểm giữa cuộn thứ cấp với đất** Có thể xảy ra do nứt hay bong mối hàn, không có đường dẫn dòng của diode và do đó mất điện áp ra.
- **Một diode bất kỳ bị ngắn mạch** Sẽ không có sự chỉnh lưu. Tụ lọc sẽ ngắn mạch điện áp ac với đất, cầu chì sẽ đứt.
- **Một diode bị hở mạch** Nếu một diode bị đứt, mạch chỉnh lưu toàn kỳ sẽ hoạt động như mạch chỉnh lưu bán kỳ, tạo ra điện áp dc thấp hơn và điện áp gợn cao hơn bình thường.
- **Tụ lọc đầu vào bị ngắn mạch** Điện áp ra sẽ bằng 0.
- **Tụ lọc đầu vào bị hở mạch** Mạch lọc sẽ hoạt động như mạch lọc bằng cuộn cảm ở đầu vào mà đáng lẽ là mạch lọc bằng tụ ở đầu vào, do đó làm cho điện áp ra thấp hơn
- **Điện trở (hoặc cuộn cảm) của mạch lọc hở mạch** Ngắt dòng nên điện áp ra bằng 0. Đối với các mức điện áp ra thấp cần cho các mạch bằng IC và các transistor rời, thì sử dụng điện trở mắc nối tiếp thay cho cuộn cảm do các lý do sau:
 - (i) Cuộn cảm điện kháng cao cần để giảm mức điện áp gợn, sẽ có số lượng vòng dây lớn, nên điện trở dây quấn cao đối với điện áp dc , do đó sẽ làm giảm mức điện áp ra một chút.
 - (ii) Cuộn cảm kích thước lớn nên không phù hợp cho việc giảm nhỏ kích thước bộ nguồn.
 - (iii) Cuộn cảm giá thành cao, nên thường không được sử dụng trong các hệ thống điện áp thấp, mà cuộn cảm được dùng làm nguồn điện áp dc cần mức áp trên 100V.
- **Tụ lọc đầu ra đứt** Mức điện áp gợn tăng.
- **Tụ lọc đầu ra ngắn mạch** Điện áp ra dc sẽ bằng 0.
- **R_1 đứt hoặc diode zener bị ngắn mạch** Emitter của Q_2 sẽ có mức 0V, dẫn đến điện áp phân cực thuận cao đối với Q_2 và điện áp vào khoảng 0,2V (trạng thái dẫn bão hòa của Q_2) tại base của Q_1 , làm cho Q_1 ngưng dẫn, nên không có điện áp ra. Khi điện áp ra bằng 0, Q_2 trở nên ngưng dẫn, cho mức điện áp cao tại base của Q_1 , và do đó mức dòng cao chảy qua tải. Như vậy, điện áp ra sẽ dao động giữa 0 và giá trị cao. Tuy nhiên, khả năng phân cực thuận quá cao trên transistor có thể làm cháy transistor, và dẫn đến điện áp ra sẽ bằng 0.
- **Diode Zener đứt** Điện áp chưa ổn định sẽ được cung cấp vào emitter của Q_2 và do đó sẽ không phát hiện ra mức điện áp sai lệch và cũng sẽ không có sự ổn định điện áp.
- **Transistor Q_1 hở mạch hoặc R_2 hở mạch** Không có điện áp ra.
- **Transistor Q_1 bị ngắn mạch** Điện áp ra không được ổn định và có giá trị cao hơn so với mức điện áp được ổn định do không có sụt áp ngang qua Q_1 .
- **Transistor Q_2 đứt** Tại base của Q_1 sẽ có mức điện áp chưa ổn định cao, nên có điện áp ra chưa ổn định cao. Hở mạch R_3 cũng sẽ làm cho Q_2 ngưng dẫn.
- **Transistor Q_2 bị ngắn mạch** Sẽ gây ra mức điện áp thấp tại base của Q_1 , nên Q_1 như hở mạch và do đó không có điện áp ra hoặc điện áp ra thấp do điện áp phân cực thuận thấp. Hở mạch R_4 sẽ làm tăng mức dòng chảy qua Q_2 mà kết cục là điện áp ra sẽ thấp hơn.
- **Tải bị ngắn mạch** Mức dòng lớn sẽ chảy qua transistor điều chỉnh (nếu không sử dụng bảo vệ điện áp cao), thì cầu chì có thể đứt hay transistor điều chỉnh có thể cháy.
- **Tải hở mạch** Transistor Q_2 sẽ nhận mức điện áp phân cực thuận cao nên có thể cháy.

Các ảnh hưởng trên cho thấy rằng, do linh kiện (hay kết nối) hỏng, điện áp ra có thể bằng 0, hoặc thấp hay cao, hoặc không ổn định, làm ảnh hưởng đến hiệu suất của thiết bị điện tử nối với các bộ nguồn cung cấp như vậy. Nếu điện áp ra bằng 0, thì thiết bị sẽ không có tín hiệu (ngưng hoạt động). Nếu điện áp nguồn thấp, thì hệ số khuếch đại của các mạch khuếch đại sẽ bị giảm, mạch dao động có thể không tạo ra dao động đúng tần số, các cổng logic có thể cho các chỉ thị không đúng. Nếu điện áp nguồn cung cấp cao, có thể dẫn đến sự chịu điện áp quá mức trên các linh kiện nên các trị số logic có thể thay đổi. Điện áp nguồn không ổn định có thể ảnh hưởng đến mạch dao động và các mạch logic.

Khi linh kiện mắc song song bất kỳ (chẳng hạn tụ lọc hay tụ giải ghép hay điện trở tải) trở nên bị ngắn mạch, thì cần phải ngắt chuyển mạch nguồn cung cấp, tiến hành đo nguội, xác định ngắn mạch và sửa chữa. Nếu biến áp bốc khói, thì có thể do bay hơi ở lớp cách điện của dây quấn, cần phải đề phòng. Nếu thiết bị điện tử không ngắt chuyển mạch ngay, biến áp có thể cháy, nên cần phải thay biến áp.

Các bộ ổn định mới sử dụng các IC tuyến tính để tạo ra điện áp ổn định. Các linh kiện rời chỉ tạo ra điện áp cố định. Khi cần có mức điện áp có thể thay đổi liên tục, thì số lượng linh kiện rời sẽ trở nên quá lớn. Các IC tuyến tính (các mạch op – amp) có thể sử dụng để cho độ ổn định cao. Do vậy, bộ ổn định bán dẫn dạng IC chỉ gồm một vài liên kết nên có thể thay thế cho toàn bộ hoặc phần lớn các cấu kiện rời, tùy theo nhu cầu.

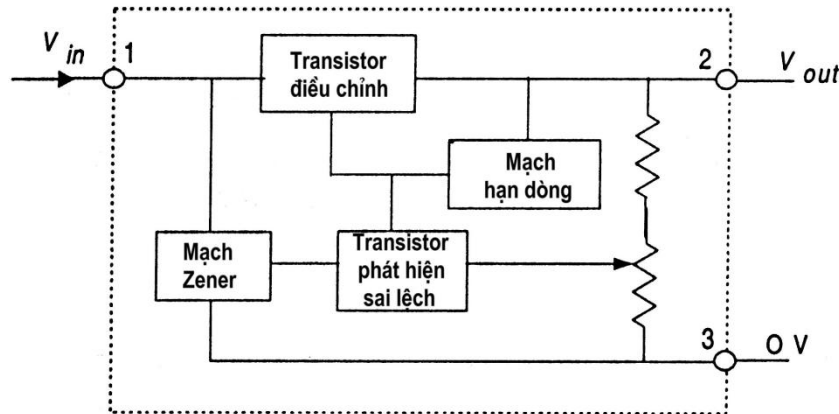
Hình 5.4, là lưu đồ biểu hiện trình tự các bước chẩn đoán hỏng trong một hệ thống nguồn cung cấp. Các bộ ổn áp dưới dạng chip đã được chế tạo vào những năm 1960, đầu tiên là IC 723 và LM 300 đều có một diode zener, một mạch khuếch đại có hệ số khuếch đại cao và mạch hạn dòng. Các bộ ổn áp bằng IC trước đây, cần nhiều linh kiện ngoài và có nhiều chân (8 hoặc nhiều hơn) để kết nối mạch.



Hình 5.4: Trình tự các bước đo thử bộ nguồn cung cấp.

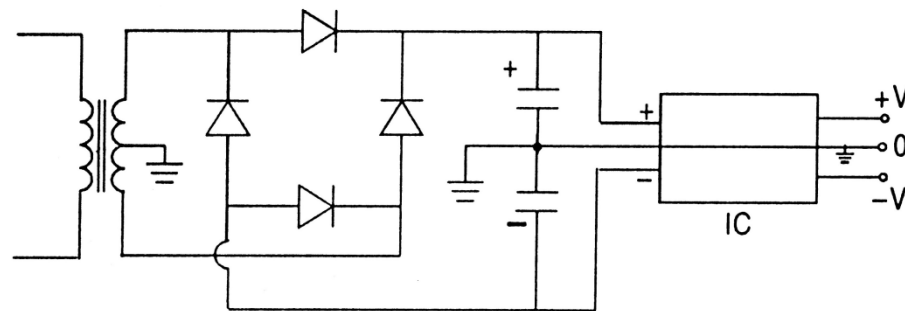
5.1.3 CÁC BỘ ỔN ÁP BA ĐIỆN CỰC.

Các bộ ổn áp dạng IC mới là các cấu kiện ba chân, chân thứ nhất để nối với điện áp dc chưa ổn định, chân thứ hai để lấy điện áp dc ổn định và chân thứ ba nối với mức điện áp $0V$ hay mức đất. Các bộ ổn áp dạng IC rẽ và dễ sử dụng nên rất thông dụng. LM340 là cấu kiện ba chân điển hình của kiểu ổn áp mới. Loại vi mạch LM340 có khả năng điều chỉnh trước điện áp ra là $15V$, $5V$, và $12V$ để sử dụng với các IC họ CMOS, các IC họ TTL và các ứng dụng thông thường khác, tương ứng. IC 340 gồm mạch khuếch đại nối tiếp (hay điều chỉnh), transistor hạn dòng, transistor phát hiện sai lệch và các điện trở phân áp như mạch ở hình 5.5.



Hình 5.5: IC ổn áp ba chân.

Nguồn phân tách (hay nguồn đôi) $+15V$ và $-15V$, dùng cấp nguồn cho các mạch khuếch đại thuật toán cũng có thể cấu tạo như mạch ở hình 5.6. Bộ ổn áp có thể gồm hai IC ba chân, một IC được nối với đầu vào $+V$ và IC còn lại được nối với đầu vào $-V$ từ mạch lọc.



Hình 5.6: Mạch ổn áp kiểu phân tách nguồn sử dụng IC.

Các lợi điểm khi sử dụng bộ ổn áp dạng IC.

1. Các IC ổn áp có sẵn toàn bộ các mức dòng và áp, ngay cả điện áp ra thay đổi cũng có thể nhận được.
2. Các IC có lắp bảo vệ để ngăn chặn quá tải và ngắn mạch.
3. Dễ dàng lắp đặt.
4. Có độ tin cậy cao.

Các hư hỏng trong các kiểu ổn áp ba chân tương tự như các hư hỏng ở kiểu ổn áp nối tiếp đã giải thích ở trên. Chỉ khác ở chỗ khi xảy ra hư hỏng ở transistor Q_1 hoặc Q_2 hay diode Zener hoặc R_1 hoặc R_2 , thì do đã được tích hợp trong IC nên không thể thay thế riêng, mà phải thay IC.

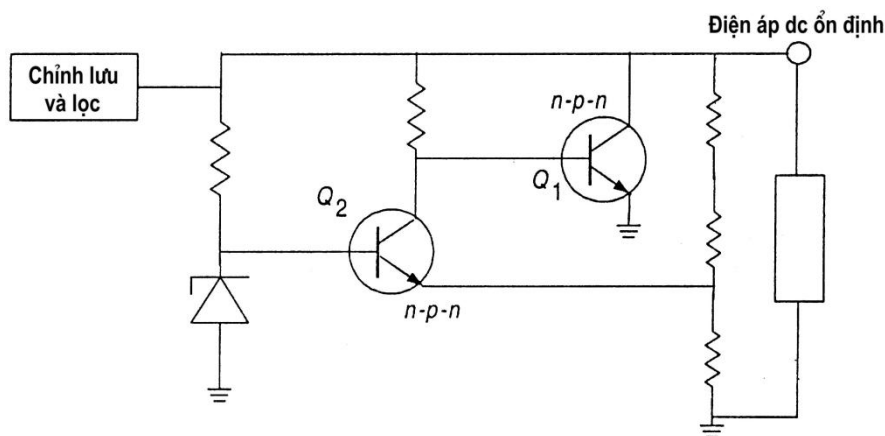
Trong trường hợp các hư hỏng ở các bộ nguồn cung cấp sử dụng các IC thay cho các cấu kiện rời, thì không phải thay ngay IC nghi ngờ hỏng, mà trước tiên cần phải đảm bảo rằng hư hỏng không phải do mạch ngoài.

5.1.4 MẠCH ỔN ÁP SONG SONG (HAY SHUNT).

Thay cho việc mắc nối tiếp transistor điều khiển (như ở mạch ổn áp nối tiếp ở trên), transistor được mắc song song với tải như mạch ở hình 5.7.

Khi điện áp trên tải tăng lên, điện áp phân cực thuận của Q_2 sẽ giảm, và do đó làm tăng điện áp phân cực cho Q_1 , tức làm giảm điện trở của transistor điều chỉnh Q_1 , cho mức dòng chảy lớn hơn, nên dòng

chảy qua tải sẽ giảm xuống, làm giảm điện áp trên tải. Quá trình ngược lại sẽ xảy ra khi điện áp ngang qua tải giảm xuống. Vậy điện áp trên tải đã được ổn định. Khi transistor mắc song song xảy ra hở mạch, thì điện áp chưa được ổn định sẽ có trên tải, còn khi transistor mắc song song trở nên bị ngắn mạch, thì điện áp tải sẽ bằng 0. Mặc dù mạch ổn áp song song cho phép bảo vệ khỏi trạng thái quá tải, nhưng một nhược điểm chính của mạch là transistor điều chỉnh sẽ dẫn dòng ngay cả khi tải không kết nối. Đây là lý do tại sao mạch ổn áp song song không thông dụng.

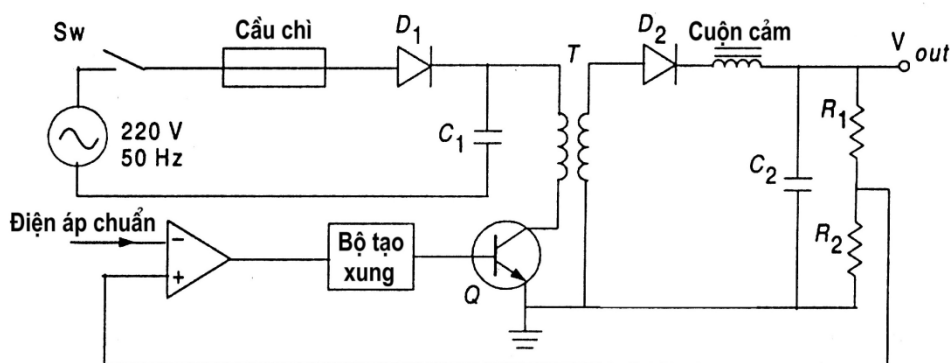


Hình 5.7: Mạch ổn áp song song (hay shunt)

5.1.5 NGUỒN CUNG CẤP KIỂU CHUYỂN MẠCH.

Các bộ ổn áp nối tiếp có hiệu suất thấp do transistor nối tiếp tiêu thụ công suất. Các bộ ổn áp nối tiếp có xu hướng nóng khi làm việc do phát nhiệt trong transistor điều chỉnh và transistor dò sai lệch, nên cần phải sử dụng cánh tản nhiệt lớn để giải nhiệt. Khả năng hư hỏng cao và độ ổn định điện áp nguồn điện lưới bị giới hạn trong khoảng từ 180V đến 280V. Các bộ ổn áp song song cũng có những nhược điểm đó. Các nhược điểm trên đã được giải quyết hoàn toàn bằng hệ thống nguồn cung cấp kiểu chuyển mạch, với các ưu điểm sau:

- * Kích thước nhỏ.
 - * Tiêu tán nhiệt thấp, nên có hiệu suất cao.
 - * Không cần biến áp 50Hz, nặng vì sử dụng biến áp tần số cao có trọng lượng bé.
 - * Độ ổn định tốt hơn với mức dao động ở điện áp điện lưới lớn. Mức điện áp mạng điện 220V giảm xuống thấp đến 140V có thể có mức điện áp ra *dc* không đổi yêu cầu từ các bộ nguồn chuyển mạch.
- Mạch cơ bản của nguồn ổn áp kiểu chuyển mạch như ở hình 5.8.



Hình 5.8: Bộ nguồn cung cấp ổn định điện áp kiểu chuyển mạch.

Điện áp điện lưới (50Hz) trước tiên sẽ được chỉnh lưu trực tiếp (không sử dụng biến áp 50Hz), được lọc bằng tụ C_1 để có điện áp *dc* chưa ổn định. Điện áp *dc* được đưa đến transistor npn Q sẽ dẫn [ON] và ngưng dẫn [OFF] bởi các xung lấy từ bộ tạo xung đặt ở base của transistor. Độ rộng xung sẽ thay đổi thích hợp theo mức V_{out} .

Bộ khuếch đại thuật toán (op - amp) sẽ cân bằng và sẽ cho mức điện áp 0V đến bộ tạo xung đối với mức điện áp ra cụ thể V_{out} . Nếu có sự biến thiên ở V_{out} , thì mức điện áp đưa vào bộ tạo xung sẽ có mức

ương hoặc mức âm tùy thuộc vào mức V_{out} tăng lên hay giảm xuống. Bộ tạo xung là bộ dao động nghệt [blocking oscillator] có tần số (số xung trong một giây) phụ thuộc vào điện áp.

Khi V_{out} tăng lên, mức điện áp dương từ op - amp sẽ làm tăng tần số và do đó làm giảm độ rộng xung. Độ rộng xung nhỏ hơn sẽ làm cho tụ nạp C_2 có khoảng thời gian nạp nhỏ hơn, nên sẽ cho điện áp thấp hơn. Tương tự, khi V_{out} giảm xuống, mức điện áp âm từ op - amp sẽ làm tăng độ rộng xung, và do đó sẽ làm tăng thời gian nạp của tụ C_2 , nên sẽ làm tăng V_{out} . Bằng cách như vậy V_{out} sẽ được ổn định. Chức năng của D_2 là để ngăn tụ C_2 không xả qua cuộn dây thứ cấp của biến áp trong suốt thời gian không có xung. Các xung tạo cho dòng điện chảy qua cuộn sơ cấp của biến áp. Do vậy, dòng điện chảy qua biến áp và Q là không liên tục, mà giới hạn ở tần số vào khoảng 20kHz, nên giữ cho Q không tỏa nhiệt. Tần số cao sẽ cho phép cuộn cảm sử dụng trong mạch lọc có kích thước nhỏ.

Mạch ổn áp kiểu chuyển mạch chế tạo dưới dạng IC (như TDA 4600). Một số dạng sai hỏng trong bộ nguồn ổn áp chuyển mạch được liệt kê ở bảng 5.1.

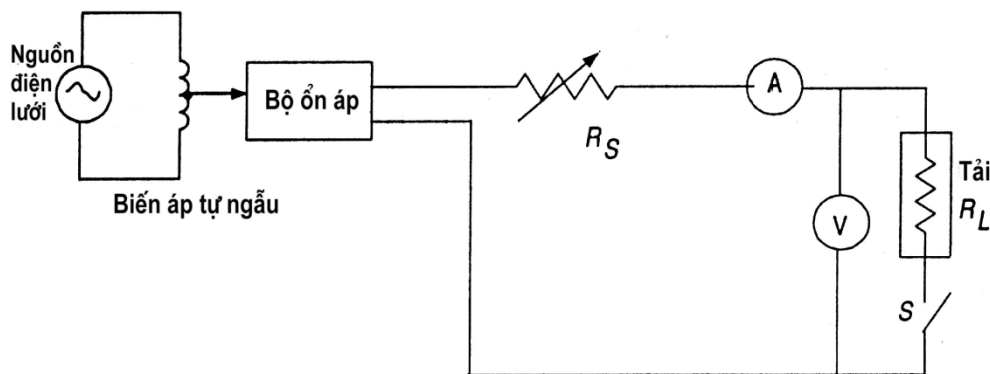
Bảng 5.1 Các hư hỏng ở bộ nguồn ổn áp kiểu chuyển mạch.

Dấu hiệu	Các sai hỏng có thể có.
Mất điện áp ra	Nếu ổ cắm nguồn điện lưới, chuyển mạch nguồn, và dây dẫn đều nối đúng, thì hư hỏng có thể do: (i) đứt cầu chì; (ii) C_1 ngắn mạch; (iii) D_1 , hoặc D_2 hay cuộn cảm đứt; (iv) C_2 ngắn mạch; (v) transistor Q hở mạch.
Điện áp ra thấp	(i) C_1 hở; (ii) C_2 hở; (iii) D_2 hay Q bị ngắn mạch; (iv) Bộ so sánh bị ghim ở mức điện áp cao.
Điện áp ra cao	Op - amp bị ghim ở mức điện áp thấp.
Mức điện áp gợn cao	C_1 hoặc C_2 hở mạch.

Mỗi hàn nứt cũng có thể gây hư hỏng ở các bộ nguồn ổn áp chuyển mạch, nhất là trên các mối nối chân ra ở các cầu kiện hỏng, do các rung động ở tần số làm việc mà gây ra các đường nứt tròn ở các mối hàn xung quanh các chân. Do vậy, đặc biệt cần phải thực hiện chống rung cho các mối hàn.

5.1.6 ĐO THỬ ĐỘ ỔN ĐỊNH CỦA BỘ NGUỒN CUNG CẤP.

Một bộ nguồn cung cấp cần phải được đo các thông số: (i) Độ ổn định theo tải, và (ii) Độ ổn định theo nguồn điện lưới. Mạch đo được mắc như ở mạch hình 5.9, và trình tự các bước thực hiện như sau:



Hình 5.9: Thiết lập phép đo độ ổn định của bộ ổn áp theo sự biến thiên tải và điện lưới.

a) Đo độ ổn định theo tải.

- Giữ tải R_L ở trạng thái không kết nối, bằng cách đặt chuyển mạch S hở.
- Cung cấp điện áp vào ac định mức từ biến áp tự ngẫu.
- Đọc trị số trên voltmeter, đó là trị số V_0 .
- Nối R_L bằng chuyển mạch S kín mạch.
- Thay đổi điện trở R_S để mức dòng đo được bằng đồng hồ đo dòng [ammeter] có trị số định mức lớn nhất theo nguồn cung cấp (không làm thay đổi điện áp vào ac).
- Đọc trị số trên voltmeter, đó là trị số V_L .

$$7. \text{ Suy ra độ ổn định do tải theo phần trăm} = \frac{V_0 - V_L}{V_0} \times 100$$

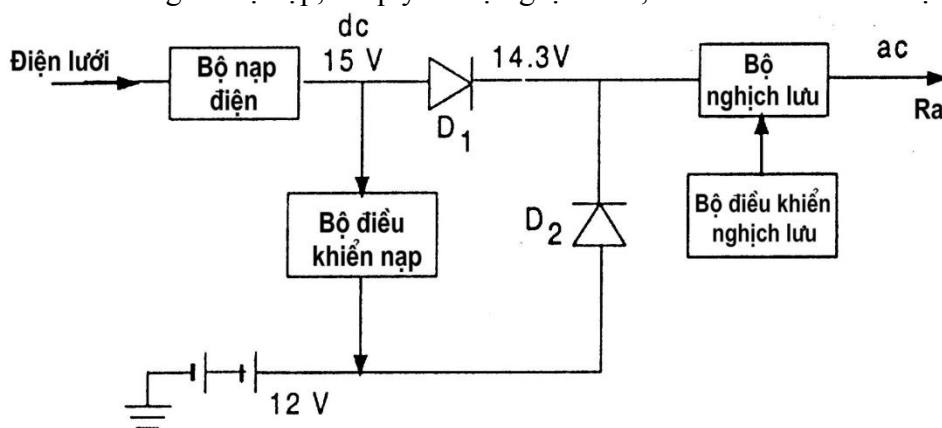
Ở các bộ ổn định tốt, độ ổn định cao nhất là 0.01%.

b) Đo độ ổn định do điện lưới.

1. Sử dụng biến áp tự ngẫu để cung cấp điện áp vào *ac* định mức mà nguồn cung cấp được cho để làm việc. Ghi mức điện áp đó là V_1 .
2. Giảm điện áp vào *ac* bằng 10%. Ghi độ thay đổi 10% bằng δV_1 .
3. Đọc độ thay đổi ở điện áp ra. Ghi nhận độ thay đổi điện áp ra là δV_L .
4. Độ ổn định theo nguồn điện lưới tính theo % cho bởi $\frac{\delta V_L}{\delta V_1} \times 100$.
5. Xác định độ ổn định theo nguồn điện lưới bằng cách tăng điện áp vào bằng một lượng 10%.
6. Mức cao hơn của hai giá trị sẽ được xem như độ ổn định nguồn điện lưới tính theo phần trăm.

5.1.7 BỘ NGUỒN CUNG CẤP LIÊN TỤC - UPS [UNINTERRUPTED POWER SUPPLY UNIT]

UPS cần cho các máy tính do nguồn điện lưới mất đột ngột sẽ xóa dữ liệu đã được xử lý lưu trữ trong RAM. UPS gồm bộ nạp, ắc quy và bộ nghịch lưu, có sơ đồ khối như mạch ở hình 5.10.



Hình 5.10: Sơ đồ khối của UPS kiểu on-line.

Bộ nạp điện sẽ biến đổi điện áp lưới *ac* thành điện áp *dc* thấp, bằng cách dùng mạch chỉnh lưu và lọc.

Điện áp điện lưới có thể thay đổi từ 180V đến 280V, nên có sự cung cấp điện áp ổn định hơn để duy trì điện áp *ac* ở mức $230V \pm 1\%$ trị số điện áp *ac*. Bộ điều khiển nạp sẽ dò mức điện áp ra *dc* để điều chỉnh mức điện áp nạp cho ắc quy tại mức dòng nạp không đổi.

Khi có điện áp điện lưới, bộ nghịch lưu sẽ nhận điện nguồn vào từ bộ nạp thông qua diode D_1 , diode D_2 sẽ phân cực ngược do mức điện áp dương hơn tại cathode so với anode của D_2 . Khi mất điện lưới, cathode của D_1 trở nên 0V, và do đó D_2 sẽ dẫn. Bộ nghịch lưu sẽ được nối với nguồn ắc quy. Trong mạch D_1 và D_2 chỉ là tượng trưng, mà thực tế là các chuyển mạch tốc độ cao, có khả năng xử lý công suất, nên có thể là các transistor hoặc các thyristor.

UPS như mạch ở hình 5.10, là UPS nối nguồn [on - line], trong đó không có chuyển mạch nối với chuyển mạch trên bộ nghịch lưu khi điện lưới mất, nên nguồn cung cấp luôn luôn thông qua bộ nghịch lưu. Có kiểu UPS khác, gọi là UPS ngắt nguồn [off - line], như mạch ở hình 5.11, trong đó bộ phát hiện mạch sẽ cảm nhận mất nguồn điện lưới và sẽ kích hoạt chuyển mạch điện tử nối đầu ra của bộ nghịch lưu đến hệ thống điện tử.

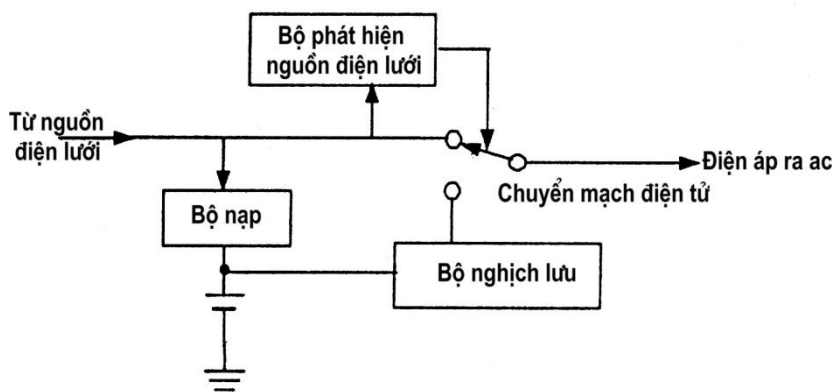
Bộ nghịch lưu trong cả hai loại UPS sử dụng các mạch cầu bằng FET, để biến đổi điện áp *dc* thành điện áp *ac* nhờ mạch điều khiển bộ nghịch lưu. Bộ điều khiển bộ nghịch lưu sẽ tạo ra sóng mang được điều chế bằng tín hiệu 50Hz. Nhờ các mạch logic và mạch RC để điều khiển chức năng của bộ nghịch lưu để có điện áp một pha *ac* 230V, 50Hz.

Một số hư hỏng thông thường ở UPS cần được lưu ý như sau:

Dạng hỏng thứ nhất là không có điện áp ra khi có nguồn điện lưới.

(i) Có thể có ngắn mạch tại đầu ra.

(ii) Chuyển mạch điện tử ở loại UPS off - line làm việc sai chức năng (hoặc bộ nghịch lưu hỏng ở loại UPS on - line).



Hình 5.11: UPS kiểu ngắt nguồn điện lưới [off-line].

Dạng hỏng thứ hai: Mất nguồn điện lưới, bộ nghịch lưu không cho điện áp ac.

(i) Cáp ổ quy có thể không được nối với ổ quy.

(ii) Cầu chì đầu vào ổ quy bị đứt.

(iii) Ổ quy có thể bị hỏng.

(iv) Mạch nghịch lưu có thể bị hỏng.

(v) Chuyển mạch điện tử ở loại UPS off – line có thể bị hỏng (hoặc diode chuyển mạch D_2 hỏng ở loại UPS on – line).

Tóm lại, nguồn cung cấp là dễ bị hỏng nhất do nguồn cung cấp tiêu tán mức công suất lớn nhất. Ở trạng thái hỏng, mức điện áp ra của đường nguồn cung cấp có thể thấp hơn hoặc cao hơn, hoặc mức điện áp gợn có thể lớn hơn so với mức điện áp định mức. Các nguyên nhân gây hư hỏng có thể do các linh kiện bị hở mạch hay bị dò hoặc bị ngắn mạch, hay lung lay hoặc hở các kết nối. Các thiết bị điện tử sử dụng các nguồn ổn định điện áp theo ba kiểu: bộ ổn định điện áp nối tiếp, bộ ổn định điện áp song song, và nguồn cung cấp kiểu chuyển mạch. Trong đó nguồn cung cấp kiểu chuyển mạch có hiệu suất cao hơn so với các loại khác. Ở các loại ổn định điện áp nối tiếp, bộ ổn định bằng IC kiểu ba chân là thông dụng nhất. UPS sử dụng mạch nghịch lưu, là được dùng cho các máy tính để cung ứng nguồn cung cấp liên tục cho việc lưu trữ dữ liệu trên RAM ngay khi xảy ra mất điện lưới ac.

5.2 ĐO THỬ TRONG CÁC THIẾT BỊ ĐO ĐIỆN TỬ

Các thiết bị đo điện tử cho thông tin chính để bảo dưỡng và sửa chữa, nên cần phải duy trì ở trạng thái làm việc bình thường. Trình tự xác định hỏng ở máy hiện sóng, máy tạo tín hiệu và đồng hồ đo số đã được giải thích theo các mục dưới đây. Các chuyển mạch chức năng cho các kết quả quan trọng để xác định các tầng hỏng. Các lưu đồ sẽ minh họa các bước trình tự cần thiết để dò tìm sai hỏng ở các thiết bị đo thông dụng.

5.2.1 ĐO THỬ Ở MÁY HIỆN SÓNG

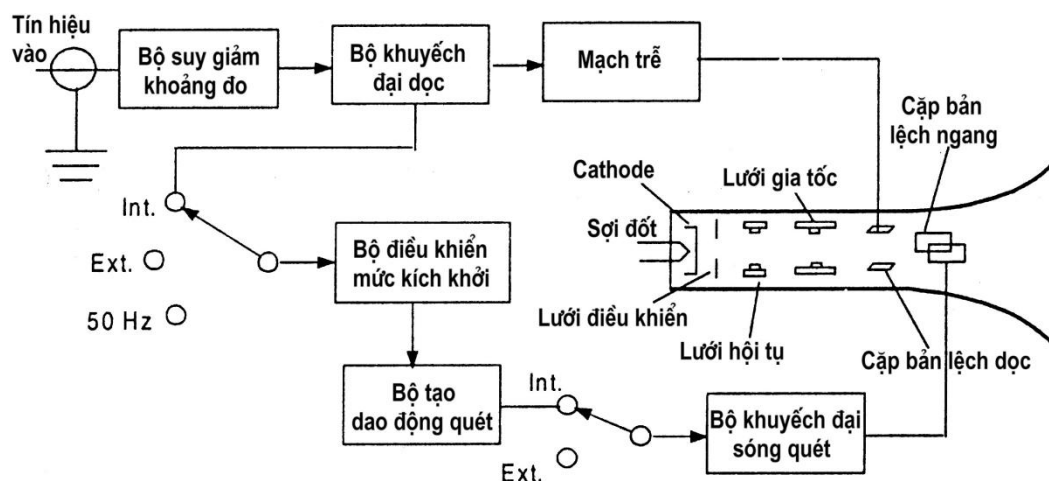
Máy hiện sóng tia cathode tạo ra chùm tia hội tụ sắc nét để có thể được làm lệch theo chiều ngang (trục-x), cũng như chiều dọc (trục-y) để hiển thị mẫu hình đúng của tín hiệu vào trên màn hình huỳnh quang. Sơ đồ khối của máy hiện sóng quét kích khởi thông dụng như ở hình 5.12.

a) Các sai hỏng điển hình ở máy hiện sóng và cách sửa chữa.

- **Không có vệt sáng** Nhận xét chung là phần lớn lỗi không vệt sáng có thể do các chức năng điều khiển vị trí dọc và ngang bị xáo trộn, nếu không thì có thể hỏng ở phần nguồn cung cấp cho ống tia [CRT]. Nếu vệt sáng không xuất hiện ngay cả sau khi thử điều chỉnh các chức năng điều khiển vị trí, thì cần phải kiểm tra bộ nguồn cung cấp và điện áp trên biến trở điều khiển cường độ tia. Nếu đúng như vậy, thì có thể phải tiếp tục kiểm tra sợi đốt, và sửa chữa sai hỏng. Nếu không có sai hỏng ở mạch ngoài ống tia, thì phải thay CRT.

- Có vệt sáng nhưng không thể điều khiển trên chức năng điều khiển cường độ tia (độ sáng)

Lưới điều khiển và cathode có thể bị ngắn mạch. Ngắn mạch có thể ở mạch ngoài ống tia hoặc trong ống tia. Nếu không phát hiện sai hỏng ở mạch ngoài, thì phải thay CRT do sai hỏng bên trong ống tia không thể sửa chữa được.



Hình 5.12: Sơ đồ khối của máy hiện sóng thông dụng.

- **Vệt sáng bị nhòe** Hãy điều chỉnh điện áp đặt trên lưới hội tụ bằng biến trở hội tụ [focus]. Nếu không khắc phục được nhòe, thì có thể hư hỏng bên trong ống tia, cần phải thay CRT.
- **Thiếu lệch ngang** Vệt sáng theo chiều ngang không phủ toàn bộ màn hình từ điểm tận cùng bên trái đến điểm tận cùng bên phải ô lưới màn hình. Hãy kiểm tra mức điện áp phân cực trên cặp bản lệch ngang và kiểm tra biến trở điều khiển hệ số khuếch đại ngang. Nếu tất cả bình thường, thì hãy kiểm tra biên độ sóng răng cưa bằng một máy hiện sóng khác, và sửa chữa sai hỏng.
- **Định thời góc không đúng** Định thời góc không đúng có thể do sóng răng cưa không tuyến tính. Độ tuyến tính của sóng răng cưa có thể được kiểm tra bằng máy hiện sóng khác. Nếu xác định do không tuyến tính, hãy kiểm tra các tầng dùng để tạo ra và khuếch đại tín hiệu răng cưa.
- **Mất lệch dọc (trong khi chỉ xuất hiện vệt ngang)** Điện áp phân cực trên cặp bản dọc có thể mất. Hãy kiểm tra mức điện áp phân cực trên cặp bản lệch dọc và sửa chữa nếu có sai hỏng. Điểm nối dây với cặp phiên lệch dọc có thể bị hở mạch bên trong ống tia, cần phải thay ống tia.
- **Thiếu lệch dọc** Kiểm tra tầng khuếch đại lệch dọc, nhất là biến trở điều chỉnh hệ số khuếch đại dọc và sửa chữa sai hỏng.
- **Dạng sóng không được tạo ra trên màn hình** Bộ khuếch đại dọc (Y) bị hở mạch hoặc bị ngắn mạch, hoặc chuyển mạch suy giảm thang đo bị hở mạch, hoặc linh kiện hay kết nối nào đó bị hở ở đường tín hiệu thông qua phần khuếch đại dọc. Hãy kiểm tra phân hệ lệch dọc bằng cách dò mức tín hiệu từ đầu vào đến đầu ra và sửa chữa sai hỏng.
- **Độ nhạy dọc kém** Kiểm tra hệ số khuếch đại của mạch khuếch đại dọc (Y) và nếu cần, hãy thay thế transistor trong mạch khuếch đại dọc.
- **Đoạn khởi đầu của dạng sóng tín hiệu vào không quan sát được** Phải kiểm tra mạch trễ. Nguyên nhân khác, có thể có độ trễ vượt quá ở thời điểm bắt đầu sóng quét do xung kích khởi, hoặc hỏng ở mạch tạo dao động quét. Cần phải kiểm tra các bộ phận đó.
- **Dạng sóng không ổn định** Cần phải kiểm tra chức năng điều khiển du xích [vernier] của mạch gốc thời gian (đồng bộ) trong máy hiện sóng. Kiểm tra mạch kích khởi, chuyển mạch chọn kích khởi [trigger] có tiếp xúc tốt hay không, và mạch chọn mức [Level] kích khởi.
- **Méo ở dạng sóng hiển thị, mặc dù có sóng vào chuẩn** Nguyên nhân có thể do không tuyến tính ở các mạch làm lệch, nên phải kiểm tra và sửa chữa.

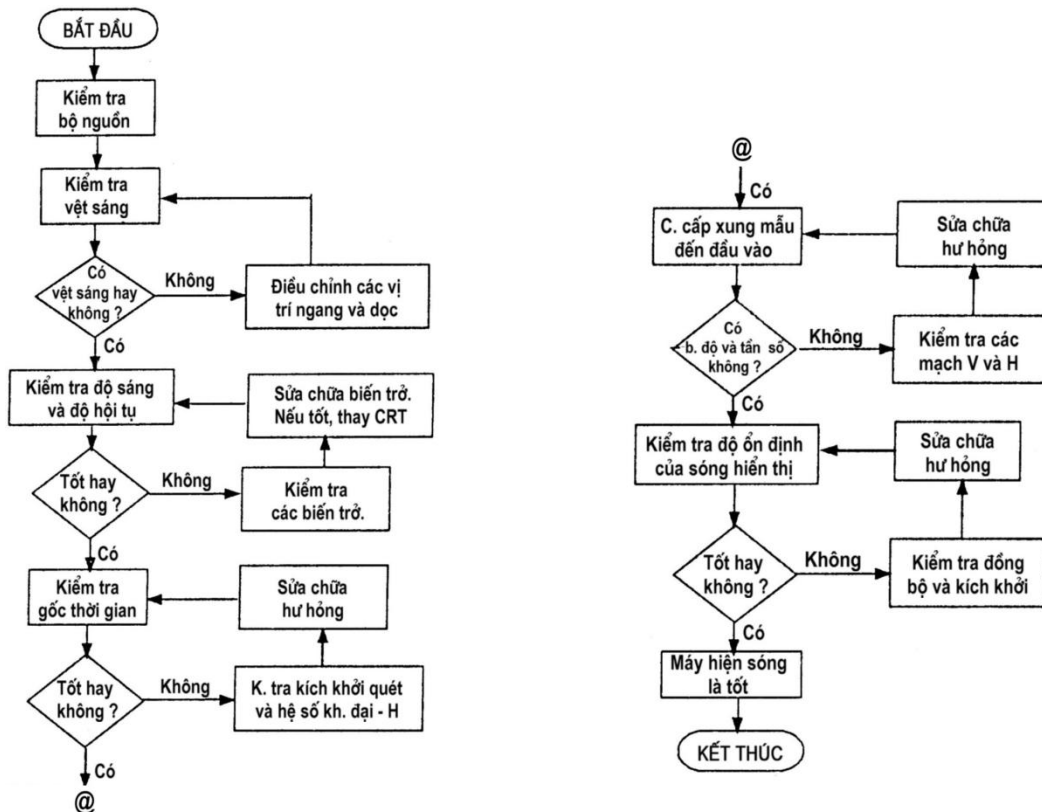
(Các máy hiện sóng thường dùng dùng để kiểm tra chất lượng của tín hiệu cần đo, tức là độ méo đã có ở tín hiệu đưa vào máy hiện sóng. Điều này có thể được kiểm tra chính xác nếu tự máy hiện sóng không có độ phi tuyến nào trong phần khuếch đại dọc hoặc mạch quét).

- **Mất định chuẩn dọc** Mất khuếch đại dọc có thể kiểm tra bằng tín hiệu đã biết có bên trong máy. Điều chỉnh hệ số khuếch đại dọc có thể giải quyết được vấn đề.

b) Trình tự các bước sửa chữa máy hiện sóng.

Hình 5.13, là lưu đồ minh họa các bước cơ bản khi sửa chữa ở máy hiện sóng. Các bước đo thử sẽ dẫn

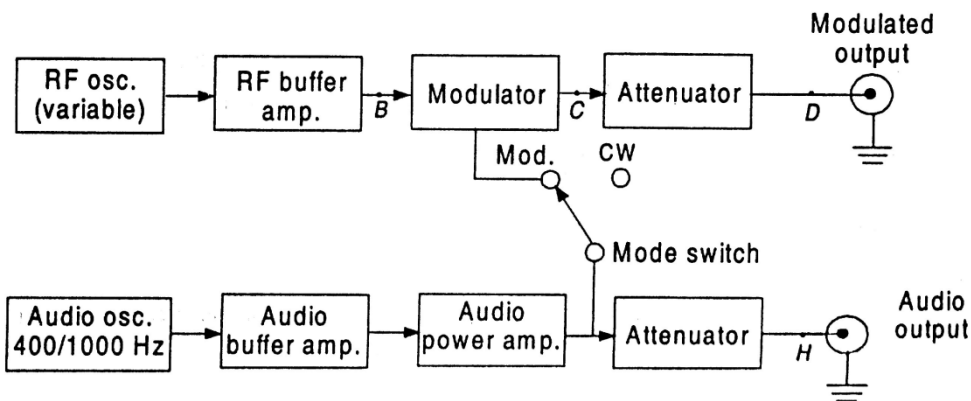
đến tầng hồng, mà tiếp theo có thể được kiểm tra kỹ lưỡng để tìm các cấu kiện hỏng bằng cách đo điện trở hoặc đo các mức điện áp dc tại các điểm chân linh kiện, hoặc các điểm đo thử quy định.



Hình 5.13: Lưu đồ thể hiện các bước xác định sai hỏng ở máy hiện sóng.

5.2.2 MÁY TẠO TÍN HIỆU CAO TẦN – RF.

Máy tạo sóng cao tần dùng để cung cấp tín hiệu đến máy thu để dò tìm hư hỏng, cân chỉnh máy thu và đo độ nhạy, độ chọn lọc, độ khử nhiễu, v. v. . . Máy tạo sóng gồm mạch dao động RF có thể điều chỉnh được tần số, mạch dao động AF, mạch khuếch đại đệm, mạch điều chế và các hộp suy giảm (để thiết lập mức biên độ ra theo yêu cầu). Sơ đồ khối của máy tạo sóng AF như ở hình 5.14.



Hình 5.14: Sơ đồ khối của máy tạo sóng có điều chế biên độ (AM).

Mặc dù máy tạo sóng RF là thiết bị điện tử có độ tin cậy cao, nhưng vẫn có thể xảy ra các hư hỏng bất kỳ thời điểm nào. Bản chất các hư hỏng cũng tương tự như các hệ thống điện tử khác, chẳng hạn như cấu kiện điện tử hở mạch hoặc bị rò hoặc ngắn mạch, hoặc do các kết nối bị hở mạch hoặc lỏng lẻo. Có 4 bộ phận riêng biệt, đó là phần RF, phần âm tần, chuyển mạch chọn chế độ hoạt động và phần nguồn cung cấp.

a) Phân vùng chức năng để phát hiện sai hỏng ở máy tạo tín hiệu.

Bộ phận hỏng có thể dễ dàng phát hiện bằng chuyển mạch chọn chế độ và đo tín hiệu ra. Để xác định hỏng nhanh và chính xác, tín hiệu ra có thể quan sát trên màn hình của máy hiện sóng.

Nếu không có phát sóng tại các đầu ra, không có tín hiệu và nhiễu, hư hỏng có thể ở nguồn cung cấp, nên trước hết phải sửa chữa nguồn trước khi chuyển sang xác định hỏng ở các phần khác.

Tiếp theo, bật chuyển mạch chọn chế độ sang vị trí CW, máy hiện sóng sẽ hiển thị sóng mang cao tần chưa điều chế, cho biết rằng bộ dao động RF, khuếch đại đệm, tầng điều chế và bộ suy giảm đang làm việc bình thường. Tín hiệu tạo ra từ bộ dao động RF truyền qua các tầng đến đầu ra. Nếu máy hiện sóng không thể hiện dạng sóng, thì hoặc là bộ dao động RF mất dao động hoặc có hở mạch hay ngắn mạch với bộ máy tại một điểm nào đó ở các tầng trên. Kiểm tra thêm có thể thực hiện bằng cách dò tín hiệu dao động RF bằng đầu dò của máy hiện sóng. Ví dụ, có tín hiệu tại điểm B và không có tín hiệu tại điểm C thì xác định được là có hỏng ở tầng điều chế.

Với chuyển mạch chọn chế độ ở vị trí điều chế 'MOD', nếu nhận được dạng sóng điều chế trên máy hiện sóng, thì phần RF cũng như phần audio đều bình thường. Nếu chỉ thu được sóng mang cao tần RF, thì hỏng ở phần audio.

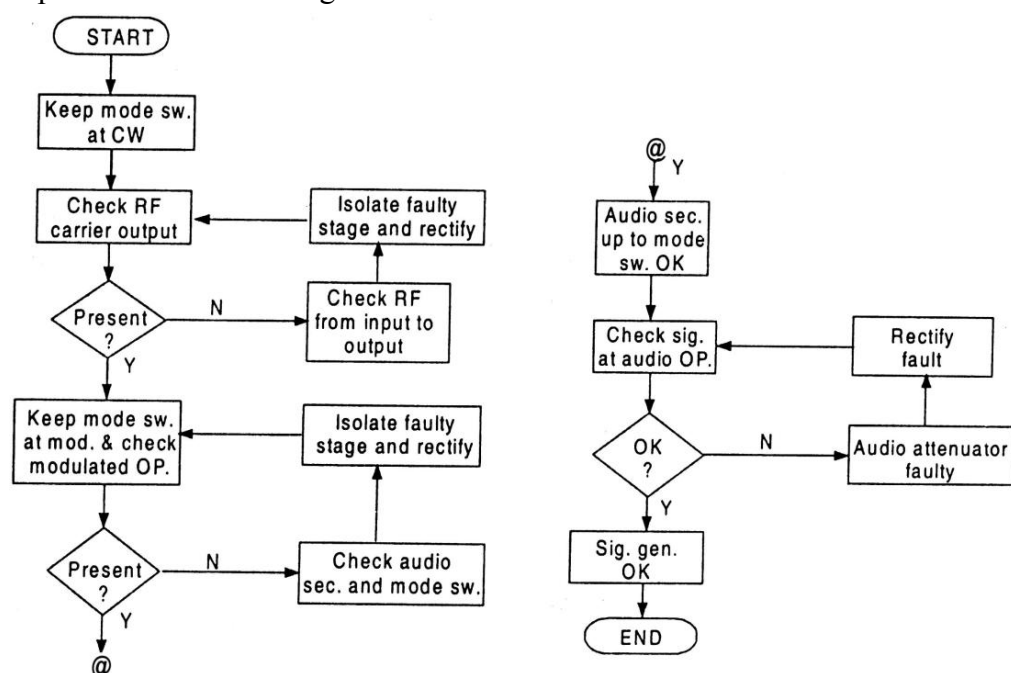
Nếu có tín hiệu tại RF điểm D, tín hiệu audio tại điểm H, nhưng không nhận được tín hiệu điều chế, thì chứng tỏ rằng, chuyển mạch chọn chế độ mất tiếp xúc với đầu cực ghi là 'MOD'. Nhưng nếu không có tín hiệu điều chế tại điểm đo D, cũng không có tín hiệu audio tại H, có thể hỏng tại điểm nào đó của tầng audio (mạch tạo dao động âm tần, tầng khuếch đại đệm hoặc công suất). Hư hỏng thực tế có thể xác định bằng cách dò tín hiệu. Kiểm tra thêm trong tầng có thể tiến hành bằng cách đo điện trở và điện áp tại các điểm đo thử để nhận dạng cấu kiện điện tử hỏng.

Khi đặt chuyển mạch chọn chế độ ở vị trí 'MOD', có tín hiệu đã điều chế tại D, nhưng không có tín hiệu âm tần tại H, thì hỏng ở mạch suy giảm của phần âm tần.

Việc định chuẩn [Calibration] mạch dao động RF có thể kiểm tra với máy tạo tín hiệu chuẩn và một máy thu tốt. Nếu phát hiện sai hỏng, thì kiểm tra độ ổn định điện áp nguồn hoặc có thể kiểm tra bộ dao động tinh thể, sẽ thể hiện ảnh hưởng già hóa. Đối với các mạch tổng hợp tần số, cần phải kiểm tra các cấu kiện của mạch vòng khóa pha [PPL].

(Phần âm tần của máy phát tín hiệu RF chỉ tạo ra hai tần số là 1000Hz và 400Hz, cho nên không thể dùng để đo đáp ứng tần số của các mạch khuếch đại âm tần. Máy tạo tín hiệu âm tần sử dụng để đo đáp ứng tần số của các mạch khuếch đại âm tần là thiết bị riêng, bao gồm mạch dao động âm tần đã được định chuẩn (thường là kiểu mạch dao động cầu Wien), phủ toàn bộ dải tần số âm tần (và ngay cả siêu âm), mạch khuếch đại đệm, khuếch đại công suất và hộp suy giảm đã được định chuẩn. Khi tắt cả các tầng liên kết với nhau, bằng cách dò tín hiệu âm tần sẽ đủ để cô lập tầng hỏng).

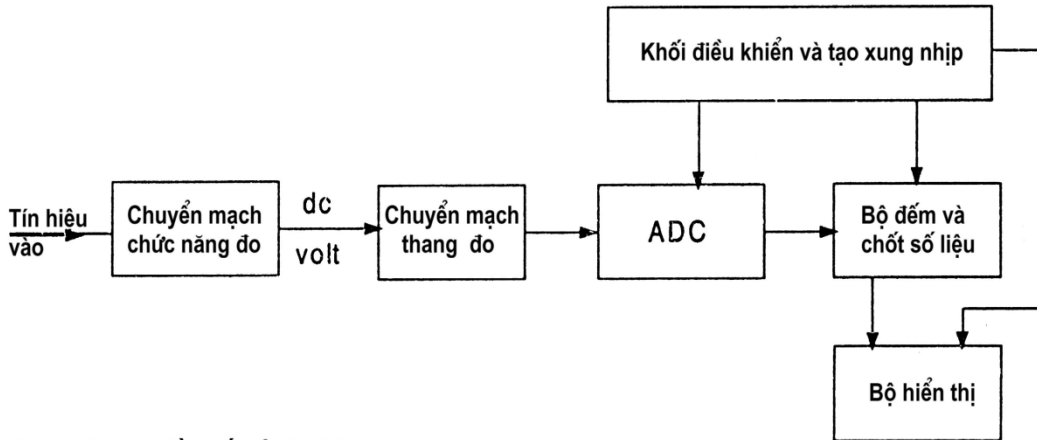
Lưu đồ ở hình 5.15, cho các bước thứ tự để chẩn đoán hỏng trong các máy tạo sóng RF, khi nguồn cung cấp đảm bảo bình thường.



Hình 5.15: Trình tự thực hiện các bước xác định sai hỏng đối với thiết bị tạo tín hiệu.

5.2.3 ĐO THỬ SỬA CHỮA CÁC ĐỒNG HỒ ĐO ĐA NĂNG SỐ - DMM.

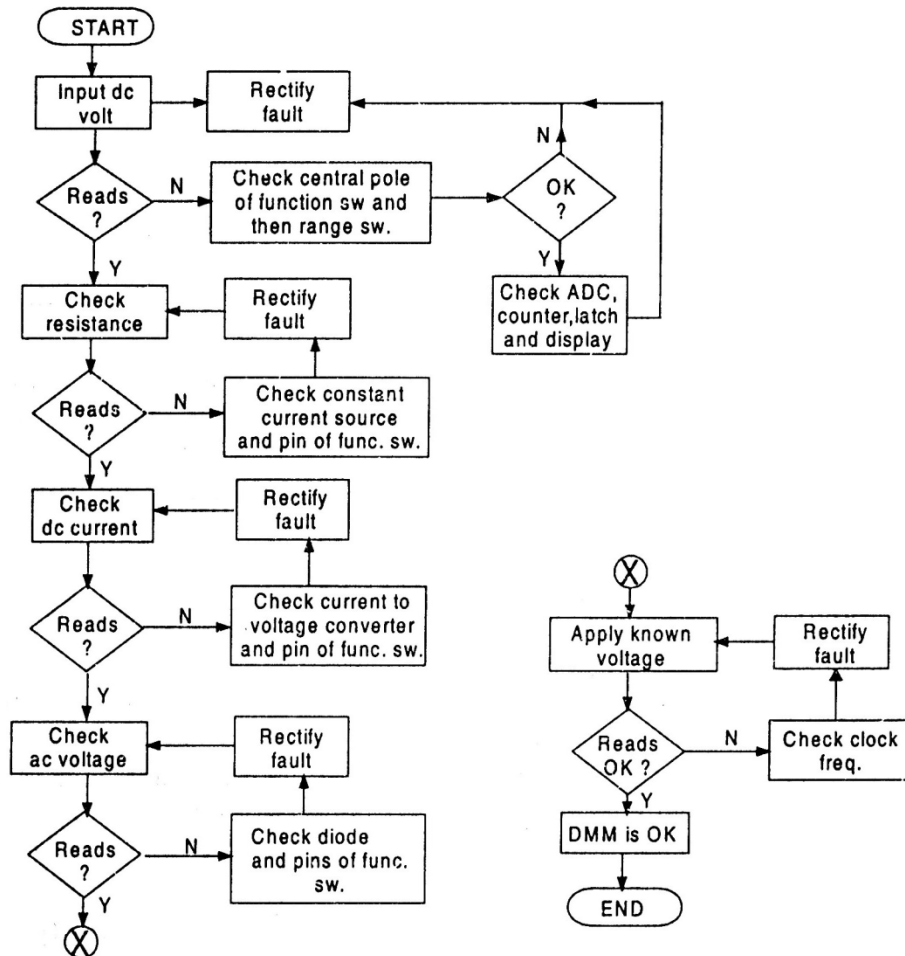
Đồng hồ đo đa năng số (DMM) đang được sử dụng nhiều, phát triển liên tục về số lượng và chủng loại do độ chính xác, độ rõ và độ phân giải của đồng hồ đo đa năng số cao hơn nhiều so với đồng hồ đo tương tự. Nguyên lý hoạt động của DMM đã được giải thích ở chương 3, và sơ đồ khối như ở hình 5.16.



Hình 5.16: Sơ đồ khối của DMM.

Các sai hỏng điển hình ở đồng hồ đo số đa năng gồm:

- **Đồng hồ đo không đọc chính xác thông số nào đo (mặc dù các mạch số đều hoạt động bình thường)** DMM về cơ bản là voltmeter *dc*, nên nếu DMM không chỉ thị mức điện áp *dc*, thì sẽ không chỉ thị thông số bất kỳ khác (điện trở, dòng điện, điện áp *ac*). Hư hỏng có thể ở mạch đầu cực trung tâm của chuyển mạch chọn chức năng đo, hoặc đầu cực trung tâm của chuyển mạch chọn thang đo. Mạch so sánh tuyến tính trong ADC có thể bị ghim ở mức + V_{CC} hoặc - V_{CC} , hoặc ghim tại mức 0V (đất).



Hình 5.17: Lưu đồ thể hiện trình tự các bước xác định sai hỏng trong DMM.

- **Đồng hồ đo có tín hiệu đưa đến bộ so sánh tuyến tính nhưng không hiển thị các số đo** Bộ đếm và chốt có thể bị ghim tại mức 1 hoặc mức 0, các xung nhịp trong phần mạch đếm có thể mất hoặc đầu ra xung nhịp có thể bị ghim tại mức 1. Các đầu điều khiển Preset hoặc Clear trong mạch đếm / chốt có thể bị ghim, nên giữ hệ thống thường xuyên ở mức 1 và 0 tương ứng. Có thể hở mạch điểm chung của mạch điều khiển LED. Bất cứ hư hỏng nào trong số các hư hỏng trên đều mất hiển thị các số đo. Phần hư hỏng thực tế có thể xác định bằng đầu dò mức logic.

- **Một thang đo điện áp không hoạt động, các thang đo khác hoạt động bình thường** Kết nối đầu cực ở chuyển mạch thang đo có thể bị hở khi thang đo hỏng.

- **Đồng hồ đo đọc chính xác tất cả các thông số trừ điện trở** Nguồn dòng hằng được nối đến chuyển mạch chức năng có thể hỏng, hoặc đầu cực liên quan của chuyển mạch chức năng đo có thể hở mạch.

- **Đồng hồ đo không chỉ thị mức dòng cần đo** Bộ biến đổi dòng thành áp được nối đến chuyển mạch chức năng đo có thể bị hỏng, hoặc đầu nối của chuyển mạch chức năng có thể bị hở mạch.

- **Đồng hồ đo không đọc mức điện áp ac** Có thể hở mạch hoặc ngắn mạch diode chuyển đổi ac thành dc, hoặc đầu nối của chuyển mạch chức năng bị hở.

- **Đồng hồ đo không chính xác** Một điện trở nào đó trong chuyển mạch thang đo có thể có điện trở cao hoặc điện trở tiếp xúc của chuyển mạch thang đo có thể trở nên cao do sự mài mòn, hoặc sự phục hồi của các xung nhị phân bằng mạch kích khởi Schmitt trong mạch ADC có thể không có. Sự thay đổi ở tần số của xung nhịp cũng có thể gây ra các số đo sai.

Trình tự các bước sửa chữa.

Trình tự các bước xác định hỏng ở DMM có thể theo lưu đồ ở hình 5.17.

5.3 ĐO THỬ TRONG CÁC THIẾT BỊ ÂM TẦN [AUDIO]

Âm thanh có thể được biến đổi thành tín hiệu điện thông qua microphone. Các tín hiệu điện có cùng tần số với tần số âm thanh gọi là 'tín hiệu âm tần' [audio], và có biên độ tỷ lệ theo âm thanh gốc. Các tín hiệu audio có thể được khuếch đại, ghi âm, truyền dẫn và tái tạo thành dạng ban đầu.

Các phần tử cơ bản của tất cả các hệ thống audio là:

- * Microphone
- * Mạch khuếch đại
- * Mạch xử lý tín hiệu
- * Loa.

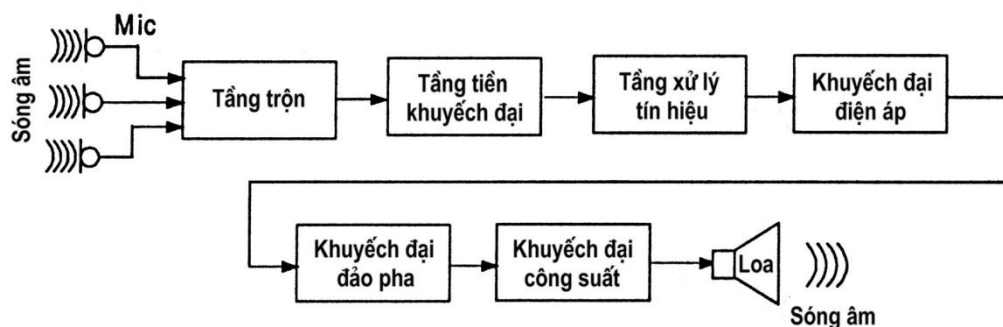
Microphone sẽ biến đổi âm thanh thành các tín hiệu âm tần, mạch khuếch đại sẽ khuếch đại các tín hiệu âm tần. Mạch xử lý sẽ sửa đổi các tín hiệu âm tần theo mục đích ghi nhận, truyền dẫn, và tái tạo. Cuối cùng loa sẽ biến đổi các tín hiệu âm tần trở lại thành âm thanh ban đầu.

Quy trình đo thử và sửa chữa sẽ được giới thiệu sau đây là các thiết bị audio thông dụng gồm:

- * Hệ thống khuếch âm
- * Hệ thống khuếch đại âm thanh nổi [stereo] có độ trung thực cao
- * Máy quay đĩa nén [compact disc player]

5.3.1 ĐO THỬ TRONG HỆ THỐNG TRANG ÂM.

Hệ thống trang âm - PA [Public Address] bao gồm microphone, tầng trộn, các mạch khuếch đại điện áp, mạch khuếch đại công suất, loa và khối nguồn cung cấp. Sơ đồ khối của hệ thống như ở hình 5.18.



Hình 5.18: Sơ đồ khối của hệ thống trang âm.

Microphone sẽ chuyển đổi các biến thiên của áp suất âm thanh thành các thay đổi tín hiệu điện (gọi là các tín hiệu âm tần hay tín hiệu audio). Micro thường được kết nối từ bên ngoài vào bộ khuếch đại nhờ các đầu phích cắm. Các hư hỏng ở microphone có thể là màng micro bị thủng, đứt cuộn dây hoặc dải băng ở loại micro kiểu điện động, độ nhạy thấp do màng đàn hồi chùng, già hóa, rò điện tích ở loại microphone điện dung, xâm thực âm ở loại microphone tinh thể hay carbon. Biến áp phối hợp trở kháng có thể hỏng, hay đứt, hoặc ngắn mạch đầu nối với vỏ bảo vệ.

Mạch trộn gồm bộ điều chỉnh âm lượng và các điện trở cách ly, sẽ cho phép sử dụng nhiều microphone. Trong trường hợp sai hỏng, sự cách ly không triệt để dẫn đến xuyên âm. Tín hiệu ra từ tầng trộn sẽ được cung cấp đến tầng tiền khuếch đại có hệ số khuếch đại cao, mức nhiễu thấp để khuếch đại. Các thành phần của bộ xử lý tín hiệu gồm các biến trở điều khiển âm lượng và điều khiển âm sắc [tone]. Bộ khuếch đại điện áp và khuếch đại đảo pha dùng để khuếch đại biên độ tín hiệu lên mức đủ lớn để lái mạch khuếch đại công suất, tạo ra công suất âm tần ra theo yêu cầu.

Các sai hỏng thông thường ở các bộ khuếch đại bao gồm các điện trở bị đứt, các tụ điện và các transistor bị hở mạch, rò hay ngắn mạch. Các đầu tiếp xúc đầu trượt của biến trở điều chỉnh âm lượng, âm sắc có thể bị bẩn, hay chập chờn, hoặc hở mạch.

Tầng cuối cùng của hệ thống khuếch đại là loa dùng để biến đổi các tín hiệu audio thành âm thanh. Các hư hỏng thông thường ở các loa là rách màng loa, hở mạch cuộn dây âm thanh, màng có độ đàn hồi kém, màng loa bị thủng và đầu dây nối bị hỏng (hở mạch hay ngắn mạch).

Sau khi phân tích các thông tin được người sử dụng cung cấp, và xem xét tình trạng vật lý của thiết bị, đo thử khối nguồn cung cấp đảm bảo. Nếu chưa nhận thấy dấu hiệu hư hỏng, các bước đo thử gồm:

Kiểm tra tín hiệu ra ở loa để phát hiện ra hư hỏng nếu thiết bị mất tín hiệu hay tín hiệu yếu hay bị tạp âm, hoặc tín hiệu bị méo dạng.

Nhận biết tầng hỏng: (i) bằng tín hiệu kích thích từ máy tạo tín hiệu âm tần mắc vào đầu vào, và đo thử tín hiệu ra tại các tầng khác nhau (theo phương pháp phân đôi) đối với các tầng liên tiếp nhau, và (ii) bằng kỹ thuật cách ly đối với các mạch rẽ, mạch ghép nối và mạch hồi tiếp. Nếu có tạp âm, sử dụng kỹ thuật ngắn mạch đầu vào (base được làm ngắn mạch với emitter) để xác định tầng hỏng.

Nhận biết sai hỏng ở cấu kiện hay kết nối bằng cách đo điện trở và đo điện áp dc tại các điểm chân cấu kiện hoặc các điểm đo thử quy định. Phép đo điện áp có thể nhận biết hỏng ở các tụ điện, các cuộn cảm và các mạch khuếch đại có hệ số khuếch đại thấp.

Một số sai hỏng có thể xảy ra nhiều nhất ở thiết bị trang âm và các biện pháp sửa chữa cho ở bảng 5.2.

Bảng 5.2 Bảng bảo dưỡng sửa chữa cho hệ thống trang âm.

<i>Dấu hiệu</i>	<i>Sai hỏng và cách sửa chữa</i>
1. Không có âm thanh phát ra loa, không có tiếng lụp bụp, không có tiếng ù, không có tiếng sôi. Thiết bị mất âm thanh hoàn toàn.	Thiết bị không nhận nguồn cung cấp. Cầu chì có thể bị đứt, hay mất nguồn điện lưới, hay hỏng ở khối nguồn cung cấp. Kiểm tra nguồn điện lưới và khối nguồn cung cấp để xác định điểm hỏng và sửa chữa.
2. Đo điện trở và điện áp dc bên trong thiết bị bình thường, nhưng không tạp âm sôi hay tín hiệu phát ra.	Các đầu dây loa có thể đã bị ngắn mạch. Đo thử ngắn mạch bằng phép đo điện trở (dây feeder loại 16/02 có $6\Omega/100m$) và đo thử dây feeder bằng phép đo điện dung (điện dung thông thường của dây feeder là $30pF$ trên một mét).
3. Có tạp âm sôi nhưng không có tín hiệu phát ra. Các điện trở và các điện áp dc đều bình thường.	Có tạp âm sôi cho biết tiền khuếch đại và các tầng khác bình thường. Do đầu dây microphone hở mạch hay ngắn mạch với vỏ. Đo thử bằng đồng hồ đo điện trở và sửa chữa hư hỏng.
4. Biên áp nguồn cung cấp quá nóng	Ngắn mạch ở khối nguồn cung cấp, hoặc một tầng nào đó làm ngắn mạch đường nguồn cung cấp. Đo thử các mạch rẽ bằng phương pháp cách ly để định vị và sửa chữa hư hỏng.

- 5. Không có âm thanh ở một loa, âm thanh bình thường ở các loa khác. Hỏng loa riêng biệt, hay hỏng ở đầu dây hoặc đầu nối của loa. Đo thử loa và đầu dây của loa bằng phép đo điện trở để loại bỏ hư hỏng.
- 6. Âm thanh phát ra yếu, điện trở và điện áp dc đều đúng. Hở mạch tụ rẽ emitter. Đo hệ số khuếch đại của các tầng bằng phương pháp phân đôi và do vậy cô lập tầng hỏng. Sau đó nhận biết cấu kiện hỏng trong tầng hỏng.
- 7. Tiếng ù (hum) quá lớn. Thiếu lọc ở nguồn cung cấp do tụ lọc bị hở hay rò. Gọn xâm nhập vào mạch base hay cổng của một tầng khuếch đại. Dây nguồn điện lưới có thể bị ghép với các dây microphone hoặc biến áp phối hợp có thể gần các tải ac hay gần biến áp ac.
Đặt một tụ tốt song song với tụ lọc. Nếu hết tiếng ù, tụ lọc đứt, thay tụ. Nếu nguồn cung cấp bình thường, cung cấp tín hiệu từ máy tạo sóng âm tần (AF). Nếu có gọn, thì gọn được trích vào bởi đường base hay cổng. Nếu không có gọn, thì gọn được trích vào bởi đường microphone từ nguồn điện lưới. Xác định nguồn gọn và sửa chữa hư hỏng.
- 8. Độ méo vượt quá. Hồi tiếp dương gây ra tiếng rú rít lớn. Đôi khi, tín hiệu ra có thể là tín hiệu siêu âm. Các tín hiệu dao động siêu âm như vậy sẽ không nghe được nhưng sẽ làm quá tải mạch khuếch đại và gây méo dạng. Ngoài ra, có thể do hỏng mạch hồi tiếp âm.
Kiểm tra nguyên nhân gây méo dạng bằng cách ngắt mạch đầu vào của các tầng lần lượt và do đó nhận biết tầng hỏng, hoặc do ghép nhiễu không mong muốn, để sửa chữa hư hỏng. Đo thử các linh kiện hồi tiếp âm và thay thế linh kiện hỏng.

Quy trình các bước đo thử để xác định hư hỏng.

Quy trình các bước xác định hư hỏng trong hệ thống trang âm thể hiện theo lưu đồ cho ở hình 5.19.

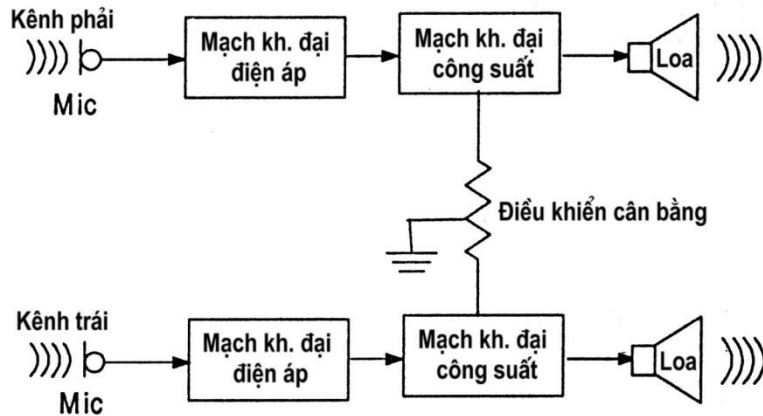


Hình 5.19: Quy trình đo thử để xác định các sai hỏng ở hệ thống trang âm.

5.3.2 ĐO THỬ TRONG BỘ KHUYẾT ĐẠI ÂM THANH NỔI [STEREO].

Bộ khuếch đại stereo gồm có hai kênh khuếch đại độc lập từ microphone đến loa. Các loa phải được đặt có khoảng cách bằng nhau ở hai góc của tam giác đều trên mặt nghiêng. Các sai hỏng ở hệ thống

stereo có thể là không có tín hiệu ra, tín hiệu ra yếu, méo, tạp âm, xuyên âm, tín hiệu ra mất cân bằng, v.v. . . Đo thử trong hệ thống stereo sẽ được giải thích dưới đây liên quan đến sơ đồ khối cho ở hình 5.20.



Hình 5.20: Hệ thống khuếch âm stereo cơ bản.

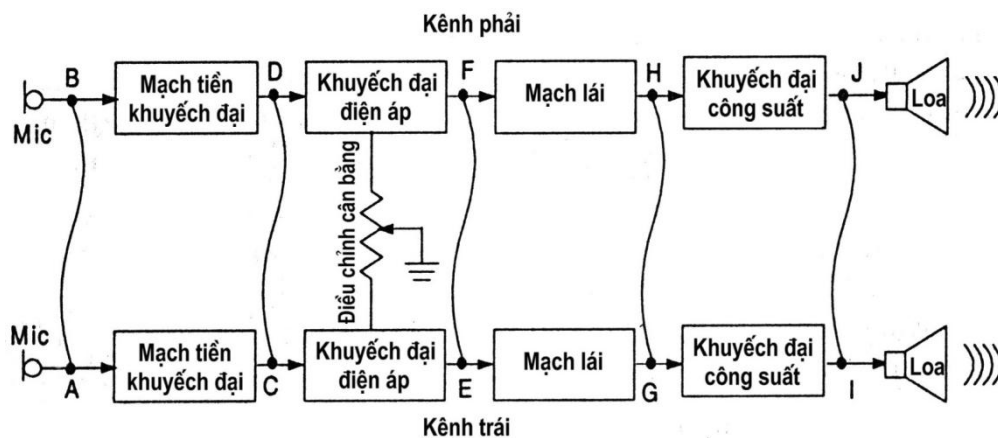
Mạch khuếch đại điện áp thể hiện trong hình 5.20, tương trưng cho mạch tiền khuếch đại, mạch xử lý tín hiệu (các mạch điều khiển âm lượng và âm sắc) và các mạch khuếch đại điện áp khác.

Sau khi chắc chắn là nguồn cung cấp không bị hỏng, cần phải xác định sai hỏng trong mạch: hoặc là kênh trái hoặc là kênh phải; và tiếp theo là xác định cấu kiện hỏng trong kênh lỗi: hoặc là tầng microphone, hoặc loa, hoặc tầng khuếch đại. Các thiết bị đầu vào như microphone, máy ghi âm, máy ghi đĩa, v. v. . . là được nối với các mạch tiền khuếch đại thông qua chuyển mạch chọn chức năng (không vẽ trong hình), để có thể nhận dạng hoặc là thiết bị đầu vào hỏng, hoặc là bộ khuếch đại hỏng. Nếu không có tín hiệu ra tại vị trí bất kỳ của chuyển mạch chọn chức năng, thì bộ khuếch đại hỏng. Nếu không có tín hiệu ra của chỉ một thiết bị đầu vào thì hỏng ở thiết bị đầu vào đó.

Nếu có tín hiệu ra ở cả hai kênh nhưng không nhận được cân bằng, thì hư hỏng ở biến trở điều chỉnh cân bằng. Nếu tín hiệu ra không có ở một trong hai kênh, thì hoặc do nguồn cung cấp hỏng hay nối đất của biến trở điều chỉnh cân bằng bị hở mạch. Trong trường hợp chỉ hỏng một kênh, ta có thể phát hiện ra kênh hỏng bằng cách tắt một kênh và nghe kênh còn lại.

- Nhận dạng tầng hỏng trong các tầng khuếch đại.

Tầng hỏng của bộ khuếch đại hỏng có thể được nhận biết bằng tín hiệu kích thử và phương pháp dò mạch, hay dễ dàng hơn bằng cách sử dụng một trong các tầng của kênh còn tốt để thay thế các tầng của kênh bị hỏng bằng các đầu dây đo thử ngoài như thể hiện ở hình 5.21.



Hình 5.21: Cách kiểm tra kênh hỏng bằng kênh đang hoạt động tốt cùng bộ khuếch âm stereo.

Giả sử kênh phải bị hỏng và kênh trái bình thường. Cung cấp tín hiệu vào kênh phải. Nếu tín hiệu ra của kênh trái bình thường khi đầu dây đo thử nối từ điểm A sang B, đầu vào của kênh trái không bị hỏng. Đầu dây đo thử lúc này sẽ được nối từ điểm C đến D. Nếu tín hiệu ra của kênh trái là tốt, thì mạch tiền

khuyếch đại của kênh phải là tốt. Tầng khác có thể được kiểm tra tương tự bằng cách nối đầu dây đo thử từ điểm E đến F, G đến H và I đến J cho đến khi tầng hỏng được nhận diện. Nếu tín hiệu đạt đến điểm J được xác định là bình thường, thì hư hỏng có thể ở loa hay các đầu nối của loa.

- **Nhận diện cấu kiện hỏng.** Các phép đo điện trở và điện áp tại các điểm chân của cấu kiện chủ động hay tại các điểm đo quy định sẽ nhận biết cấu kiện hoặc kết nối hỏng. Điện trở có thể đứt, tụ điện hay cuộn cảm hay cấu kiện bán dẫn có thể đứt hoặc ngắn mạch. Mỗi hàn có thể nứt, không kết nối, hay có thể chập giữa các đường mạch in của bảng mạch có khoảng cách sát nhau. Phần lớn các sai hỏng là được nhận biết bằng phép đo điện trở và đo điện áp dc . Một vài dạng hư hỏng có thể cần đến phép đo với tín hiệu ac , ví dụ đối với tụ điện bị nghi là đứt, hay cuộn dây bị ngắn mạch.

Một số kiểu hư hỏng, nguyên nhân gây sai hỏng và cách sửa chữa sẽ được giải thích dưới đây.

- **Mất tín hiệu ra ở vị trí nào đó của chuyển mạch chức năng trên một kênh.** Chuyển mạch chức năng cho phép các thiết bị vào (microphone, máy ghi âm, máy quay đĩa, bộ điều hưởng FM) được nối đến bộ khuếch đại stereo. Tất cả các thiết bị đầu vào không thể hư hỏng. Do đó hư hỏng có trong mạch khuếch đại của kênh liên quan.

Việc sửa chữa tùy vào sự đo thử mạch khuếch đại, lần lượt trên các tầng, bằng tín hiệu thay thế hoặc bằng tín hiệu kích thích, hay bằng cách dò, hoặc bằng phương pháp gõ. Việc nhận diện tầng hỏng và tiếp theo tiến đến xác định cấu kiện hỏng trong tầng hỏng bằng các phép đo điện áp và điện trở, để thay thế cấu kiện hỏng.

- **Mất tín hiệu ra chỉ ở một vị trí của chuyển mạch chức năng.** Khi tín hiệu ra ở tất cả các vị trí của chuyển mạch chức năng, trừ một vị trí là bình thường, thì các tầng khuếch đại đều bình thường. Thiết bị đầu vào gắn với vị trí cụ thể của chuyển mạch chức năng bị hỏng.

Đo thử thiết bị đầu vào bị hỏng. Microphone có thể hỏng, thay thế microphone khác. Nếu thiết bị hỏng là máy quay đĩa, kiểm tra kim bị mòn. Nếu hỏng thiết bị ghi âm, hãy kiểm tra đầu từ bị bẩn. Nếu thiết bị hỏng là bộ chọn kênh FM, thì phải kiểm tra bộ giải mã bằng máy tạo sóng stereo. Sửa chữa hư hỏng.

- **Tín hiệu ra yếu ở cả hai kênh tại tất cả các vị trí của chuyển mạch chức năng.** Sai hỏng có thể xảy ra là điện áp nguồn cung cấp thấp. Đo thử khối nguồn cung cấp và sửa chữa hư hỏng.

- **Mất tín hiệu ra ở một kênh.** Hư hỏng có thể xảy ra là mất nguồn cung cấp, hoặc hỏng ở mạch điều khiển cân bằng.

Đo thử nguồn cung cấp, cầu chì, đầu phích cắm điện lưới, hoặc ngắn mạch ở đường nguồn cung cấp, khắc phục hư hỏng. Nối đất của biến trở điều chỉnh cân bằng có thể đứt. Kiểm tra biến trở và sửa chữa hư hỏng.

- **Nhiều từ các nguồn tín hiệu khác.** Nguyên nhân có thể hở nối đất của tụ rơ RF, hoặc hở mạch trong tụ. Tín hiệu mạnh của các đài phát thanh địa phương, của các dịch vụ khác (như của quân đội, cảnh sát, hàng không v. v. . .) có thể trích dẫn bởi bộ khuếch đại âm tần. Các tín hiệu rất mạnh có thể gây quá tải mạch khuếch đại và do đó có thể phát hiện do các đặc tính phi tuyến đối với các trạng thái quá tải. Kiểm tra tụ rơ mạch RF và nối đất của tụ.

- **Méo ở tín hiệu ra.** Hư hỏng có thể xảy ra là do hỏng mạch hồi tiếp âm, hay có thể có tự dao động ở tầng khuếch đại nào đó do tụ giải ghép bị hở mạch.

Kiểm tra mạch hồi tiếp âm, tụ cụ thể và sửa chữa hư hỏng. Phát hiện tầng gây dao động bằng cách ngắn mạch lần lượt các tầng để loại bỏ hư hỏng.

- **Tiếng ù (hum) ở tín hiệu ra của cả hai kênh.** Rõ ràng là do độ gợn cao. Tín hiệu ac ghép điện dung của các đầu dây nguồn điện lưới đến các đầu dây của hệ thống tại một điểm nào đó.

Kiểm tra tụ lọc hở mạch ở đường nguồn cung cấp điện áp, sửa chữa hư hỏng. Tiếng ù cũng có thể tạo ra do khoảng cách gần giữa dây điện lưới và các đầu vào của hệ thống. Nếu vậy, loại bỏ khoảng cách.

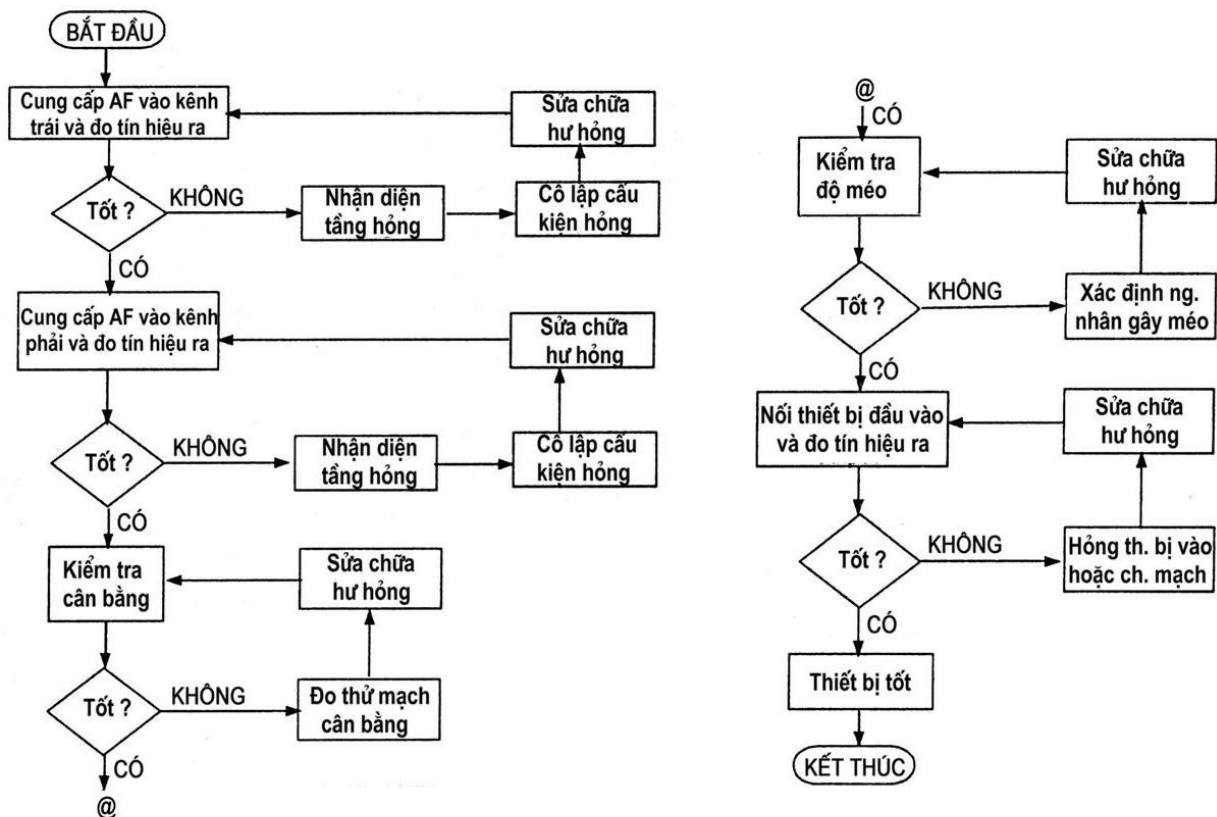
- **Tạp âm sôi (lào xào) quá cao ở tín hiệu ra.** Do độ không đồng đều ở các rãnh, hoặc ở băng từ, và cũng có thể do mức tạp âm vượt quá được tạo ra trong mạch tiền khuếch đại. Cần phải sử dụng các phương pháp để cải thiện tỷ số tín hiệu trên tạp âm và do đó làm giảm tạp âm sôi. Kiểm tra các mạch liên quan để loại bỏ hư hỏng.

- **Không tạo ra được hiệu ứng stereo.** Kiểm tra vị trí các loa và đảm bảo đã tuân theo các quy định của nhà sản xuất ghi trong hướng dẫn sử dụng. Kiểm tra tín hiệu ra mono đối với cả hai kênh riêng rẽ và điều chỉnh tất cả các chức năng điều khiển liên quan để có tín hiệu ra đồng nhất.

- **Các chức năng điều khiển trầm (bass) và bổng (treble) có thể không tác động.** Điều chỉnh các chức năng điều khiển trầm, bổng giảm xuống và tăng lên là phải nghe được, nếu không hãy đo thử các biến trở tương ứng và sửa chữa hư hỏng.
- **Âm nền khi mức volume thấp không tái tạo được chính xác.** Kiểm tra biến trở điều chỉnh âm lượng, làm sạch tiếp xúc, hoặc thay thế biến trở nếu cần.
- **Không thể điều chỉnh cân bằng.** Có thể hỏng mạch cân bằng. Kiểm tra biến trở cân bằng, làm sạch nếu cần. Thay thế biến trở nếu làm sạch không khắc phục được.
- **Xuyên âm.** Khi tín hiệu của một kênh có ở kênh khác thì gọi là xuyên âm. Mạch nguồn cung cấp chung cho cả hai kênh, hở tụ giải ghép có thể gây xuyên âm. Đo thử tụ giải ghép, nếu đứt thì cần phải thay thế.

Quy trình đo thử để xác định sai hỏng ở hệ thống stereo.

Quy trình các bước để xác định hư hỏng trong hệ thống khuếch âm stereo được thể hiện theo lưu đồ cho ở hình 5.22.



Hình 5.22: Quy trình đo và sửa chữa bộ khuếch âm stereo.

5.3.3 ĐO THỬ TRONG MÁY QUAY ĐĨA NÉN - CD [COMPACT DISC].

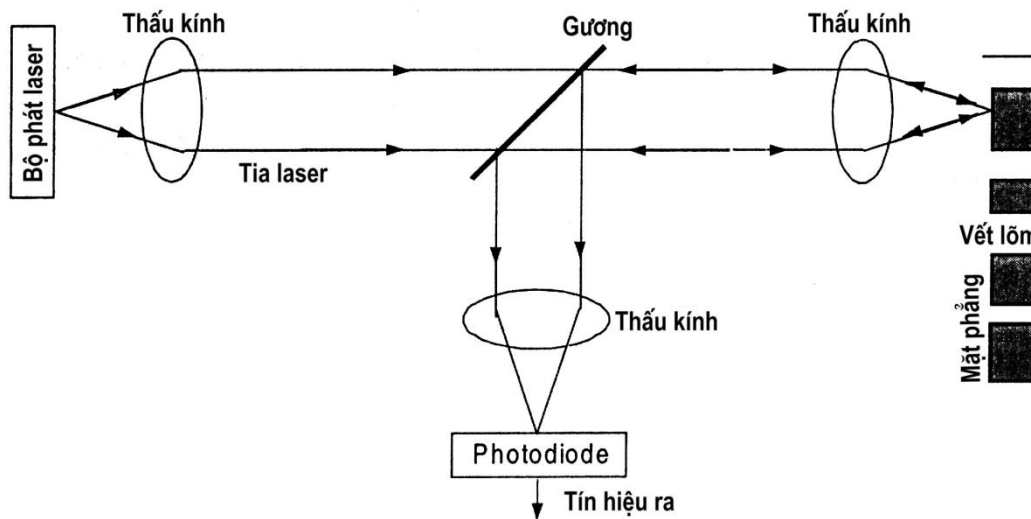
Đĩa compact là đĩa quang học làm bằng polycarbonate, bổ sung một lớp nhôm mỏng để đĩa phản xạ ánh sáng, và được bảo vệ nhờ lớp keo trong suốt. Ghi các chương trình âm thanh trên đĩa sẽ xảy ra từ tâm tiến dần ra biên. Đĩa được đựng trong hộp nhựa.

Nguyên lý

Tia laser được tạo ra từ bộ phát laser bán dẫn làm bằng aluminium-gallium-arsenide (bước sóng 780nm), gắn trên đĩa compact truyền qua một gương được tráng bạc bán phần. Gương cho phép tia truyền qua gương nhưng không cho phép tia hồi truyền qua. Tia hồi được phản xạ từ bề mặt phẳng bằng nhôm và sẽ tương ứng với bit số 1. Chỉ có tia phản xạ không đáng kể từ vết lõm tương ứng với bit số 0. Như vậy, tia laser phản hồi là bản sao của tia laser ban đầu được điều chế bởi các chữ số nhị phân của các tín hiệu audio. (Quá trình phản xạ cơ bản thể hiện ở hình 5.23).

Các chữ số nhị phân sẽ được tái tạo khi có ánh sáng bị phản xạ chiếu vào diode nhạy quang. Tín hiệu ra số của diode sẽ được xử lý và biến đổi thành tín hiệu tương tự ban đầu. Sơ đồ khối của mạch tách tín hiệu như ở hình 5.24. Các tín hiệu điều khiển cho phép tổ hợp bất kỳ của các rãnh để được quay theo

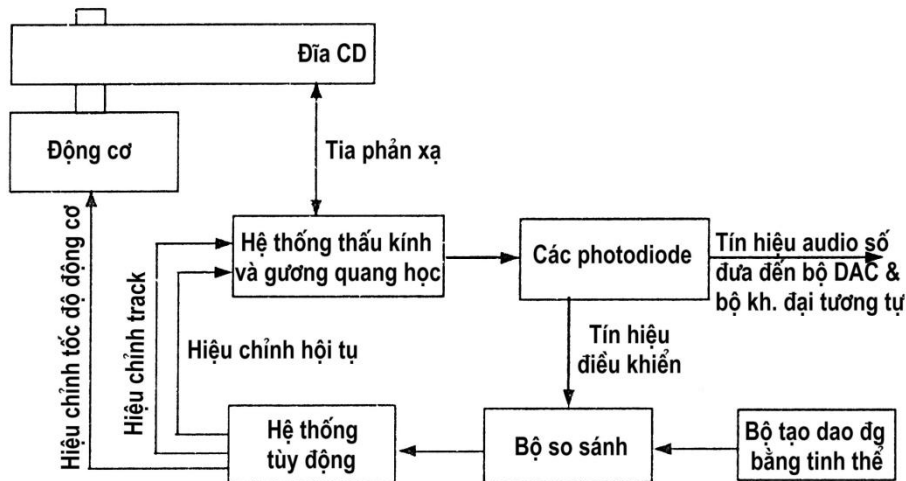
trình tự nào đó nhờ bàn phím. Cũng như vậy, việc hiển thị nội dung sẽ được cung cấp đến màn hình khi bản nhạc đang được thể hiện.



Hình 5.23: Sơ đồ truyền tia laser ở ổ đĩa compact.

Tín hiệu tốc độ cao nhận được từ đĩa, sẽ được so sánh với tín hiệu của bộ tạo dao động bằng tinh thể. Sự khác nhau bất kỳ sẽ tạo ra tín hiệu điều chỉnh đưa đến hệ thống tùy động [servo system].

Hệ thống tùy động có độ chính xác rất cao sẽ kết hợp âm thanh stereo. Các tín hiệu stereo được ghép kênh trước khi điều chế với tia laser. Sau khi tách tín hiệu, các tín hiệu ghép kênh phải được giải ghép để cung cấp cho hai kênh riêng rẽ của hệ thống stereo.



Hình 5.24: Sơ đồ khối mạch tách tín hiệu cơ bản ở máy quay đĩa CD.

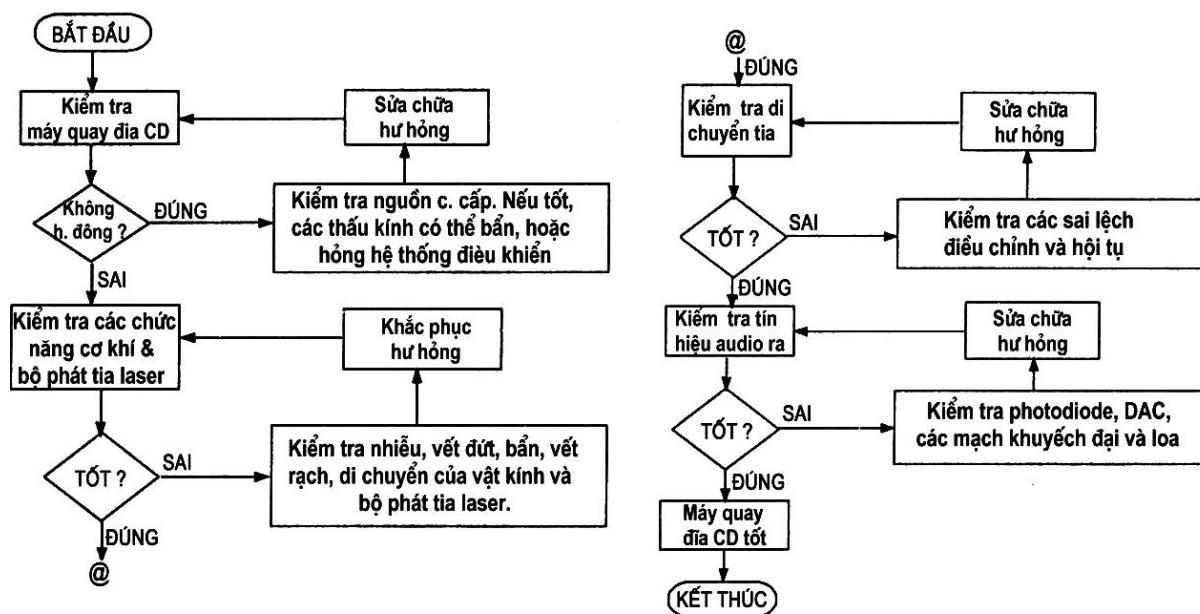
Việc quét các khe bằng tia laser tiến hành từ tâm tiến dần ra rìa của đĩa, nên đĩa phải được quay do đó tia laser sẽ được di chuyển từ tâm ra mép đĩa. Khi vòng tròn của các đường xoắn ốc ngoài cùng lớn hơn so với các vòng xoắn ốc trong cùng, tốc độ trên rãnh tạo ra không đổi (vận tốc đường không đổi) bằng cách thay đổi tốc độ quay của đĩa từ 500 vòng / phút tại tâm đến 200 vòng / phút tại mép ngoài cùng.

Tốc độ quét vào khoảng 1,2m/s. Tổng chiều dài của rãnh ghi là 6km, nên thời gian quay đĩa là 60 phút cộng với khoảng 20 phút cho hiệu chỉnh sai lệch. Đáp ứng tần số của đĩa compact từ 20Hz đến 20kHz và tỷ số tín hiệu trên tạp âm là 90dB.

Các hư hỏng thông thường ở máy quay đĩa CD có thể là:

1. Bộ phát laser ghim ở mức 1 hoặc 0.
2. Bắn các thấu kính.

3. Hỏng mạch hội tụ.
 4. Photodiode bị đứt hoặc ngắn mạch.
 5. Hỏng mạch biến đổi số sang tương tự.
 6. Hỏng mạch khuếch đại audio tương tự.
 7. Hệ thống tùy động không hoạt động làm cho tốc độ của động cơ quay đĩa và hệ thống thấu kính sai.
- Các bước đo thử sửa chữa máy quay đĩa compact cho theo lưu đồ hình 5.25.



Hình 5.25: Quy trình đo thử sửa chữa ổ đĩa CD.

Tóm lại, khi âm thanh được biến đổi thành các tín hiệu điện, thì tín hiệu điện được gọi là tín hiệu âm tần hay audio. Các bộ phận chính của một hệ thống audio là: microphone, mạch khuếch đại, mạch xử lý (mạch ghi âm / mạch phát, mạch điều chế / giải điều chế). Các hư hỏng thông thường trong thiết bị audio là: mất tín hiệu ra, âm lượng thấp, mức tạp âm và nhiễu vượt quá, xuyên âm, mất cân bằng (ở các hệ thống stereo) và méo tín hiệu ra. Tăng hỏng có thể cô lập bằng cách cung cấp tín hiệu âm tần từ một máy tạo tín hiệu audio và dò tìm hư hỏng bằng máy hiện sóng hoặc bằng đồng hồ đo. Cấu kiện hỏng có thể nhận biết từ các trị số đo được của điện trở, điện áp và dạng tín hiệu tại các điểm đo thử quy định. Các hư hỏng điển hình trong hệ thống trang âm, bộ khuếch âm stereo, máy quay đĩa CD đã được giải thích ở trên.

5.4 ĐO THỬ CÁC THIẾT BỊ THÔNG TIN VÔ TUYẾN

Trong các hệ thống thông tin vô tuyến, các chương trình nguồn được biến đổi thành các tín hiệu điện (gọi là các tín hiệu băng gốc), và được máy phát truyền đến các máy thu tại các khoảng cách xa nhờ các sóng điện từ tần số cao đã điều chế và bức xạ từ antenna. Sóng điện từ truyền trong không gian với vận tốc ánh sáng sẽ thu được bằng cách cảm ứng vào ăng ten ở máy thu. Các tín hiệu băng gốc sẽ được tách sóng trong máy thu và cuối cùng được biến đổi thành các chương trình nguồn nhờ loa. Tổ hợp của thiết bị thu phát audio như ở hình 5.26.

Chiều dài của khung ăng ten tùy thuộc vào tần số sử dụng, thường bằng $\lambda/4$ hoặc $\lambda/2$, trong đó λ là bước sóng của sóng điện từ sử dụng. Quan hệ giữa λ tính theo mét và tần số f tính theo MHz cho bởi phương trình,

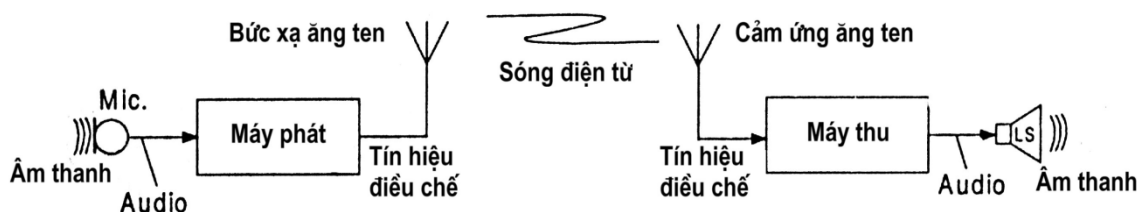
$$\lambda = \frac{300}{f}$$

5.4.1 SỰ CẦN THIẾT CỦA VIỆC ĐIỀU CHẾ.

Thông tin hay các tín hiệu băng gốc là các tín hiệu tần số thấp. Ví dụ, dải tần số của các chương trình audio chỉ trong khoảng từ 16Hz đến 20kHz. Các chương trình như vậy không thể bức xạ trực tiếp vào

không gian bởi các lý do sau:

1. Do tất cả các chương trình đều nằm trong cùng dải tần số, nên sẽ gây nhiễu lẫn nhau với chương trình khác ở phía thu.
2. Độ dài của antenna yêu cầu sẽ quá lớn để có thể thu được tín hiệu. Chẳng hạn, đối với tín hiệu 1000Hz, tính một phần tư bước sóng sẽ cho độ dài antenna phải là 75km.



Hình 5.26: Tổ hợp thông tin vô tuyến cơ bản.

Các trở ngại trên sẽ được giải quyết bằng cách đặt các tín hiệu băng gốc tần số thấp lên trên sóng tần số cao nhờ một quá trình gọi là điều chế.

Sóng tần số cao sẽ có vai trò như sóng mang đối với các tín hiệu băng gốc. Tín hiệu băng gốc khi được đặt trên tín hiệu tần số cao sẽ trở thành một phần của sóng mang tần số cao theo cùng kiểu “như một gói bưu kiện được giữ trong máy bay sẽ trở thành một phần của máy bay. Tại điểm đích bưu kiện sẽ được lấy ra khỏi máy bay”. Tương tự, tại trạm thu tín hiệu băng gốc sẽ được khôi phục từ sóng mang tần số cao. Quá trình khôi phục tín hiệu từ sóng mang được gọi là ‘giải điều chế’ hay ‘tách sóng’.

Đối với thông tin vô tuyến, các tần số sóng mang được ký hiệu theo tần số trung bình hay băng sóng trung (dải tần số từ 300kHz đến 3MHz), băng sóng cao hay HF (từ 3MHz đến 30MHz), băng tần rất cao hay VHF (30MHz đến 300MHz), băng tần siêu cao hay UHF (300MHz đến 3000MHz) và băng tần siêu siêu cao hay SHF (3GHz đến 30GHz). Dải tần số cao UHF và SHF (2GHz đến 30GHz) cũng được gọi là vi ba. Các sóng cao tần như vậy cần ăng-ten có các độ dài thích hợp để có thể thực hiện truyền sóng. Ví dụ, tín hiệu 1MHz cần ăng-ten $\lambda/4$ có chiều dài 75m; 10MHz, cần ăng-ten có độ dài 7,5m; 100MHz, cần ăng-ten có độ dài 75cm; 1000MHz, cần ăng-ten có độ dài 7,5cm.

Ngoài ra, các tín hiệu băng gốc chỉ chiếm một phần nhỏ của tần số sóng mang. Hàng loạt các tín hiệu băng gốc có thể được cung cấp trong một băng tần. Ví dụ, 300 chương trình có độ rộng băng tần 9kHz (các chương trình phát thanh quảng bá thông thường) có thể được cung cấp trong một băng tần từ 0,3MHz đến 3MHz (= 2700kHz), hoặc 27000 tín hiệu có độ rộng băng tần 1kHz (các tín hiệu điện báo morse) trong băng tần HF (3MHz đến 30MHz) mà không gây nhiễu lẫn nhau. Do đó, quá trình điều chế sẽ giải quyết được cả hai vấn đề đã đề cập ở trên.

5.4.2 SỰ TRUYỀN LAN CỦA SÓNG ĐIỆN TỬ.

Trái đất được bao bọc bằng các lớp ion trong bầu khí quyển gọi là **tầng điện ly**, đóng vai trò quan trọng trong việc phản xạ các tín hiệu tần số cao và trung bình. Các lớp ion được ký hiệu là các lớp D, E, F và phân bố phía trên bề mặt trái đất tại vị trí cao độ khoảng 50km, 110km và 220km, tương ứng. Ban ngày, lớp D sẽ hấp thụ các tín hiệu sóng trung (nhưng không hấp thụ các sóng tần số cao), do vậy ban ngày các tín hiệu sóng trung có thể truyền đến máy thu theo đường truyền cùng với đất nhưng có sự suy giảm về cường độ tín hiệu, nên sẽ hạn chế khoảng cách truyền sóng. Nhưng vào ban đêm, lớp D sẽ biến mất và tín hiệu sóng trung cũng như tín hiệu sóng cao tần truyền khoảng cách xa hơn sau khi được phản xạ từ lớp E hoặc lớp F cao hơn, cho nên các tín hiệu phát thanh quảng bá sóng trung sẽ được cải thiện vào ban đêm. Khoảng cách ngắn nhất từ máy phát mà sóng phản xạ truyền đến đất gọi là *khoảng cách phản xạ*. Khoảng cách phản xạ tùy thuộc vào tần số. Tần số cao hơn sẽ cho khoảng cách phản xạ cao hơn. Nếu khoảng cách giữa máy phát và máy thu ngắn, sóng phản xạ có thể nhảy quá khoảng cách, khi bị phản xạ từ các độ cao trên mực nước biển. Để tránh các tình trạng đó, dải tần số thấp sẽ được sử dụng vào ban đêm để truyền thông tin.

Tầng điện ly là trong suốt với VHF và các tín hiệu tần số cao hơn, nên không bị phản xạ từ tầng điện ly. Do đó các tín hiệu VHF và tín hiệu tần số cao hơn sẽ truyền trong không gian theo đường thẳng giống như ánh sáng, và khoảng cách trên mặt đất giữa máy phát và máy thu sẽ bị giới hạn theo phương ngang

tức là bị hạn chế tầm nhìn thẳng, do độ cong của bề mặt trái đất. Độ cao ăng-ten phát cao hơn, khoảng cách tầm nhìn thẳng sẽ lớn hơn. Các tháp ăng-ten cao trên mặt đất giới hạn tầm nhìn thẳng vài chục km, nếu đặt ăng-ten trên các đồi cao sẽ làm tăng khoảng cách truyền lên đến vài trăm km, nhưng có thể làm tăng khoảng cách truyền lên đến vài ngàn km nhờ các vệ tinh thông tin.

5.4.3 CÁC KIỂU ĐIỀU CHẾ

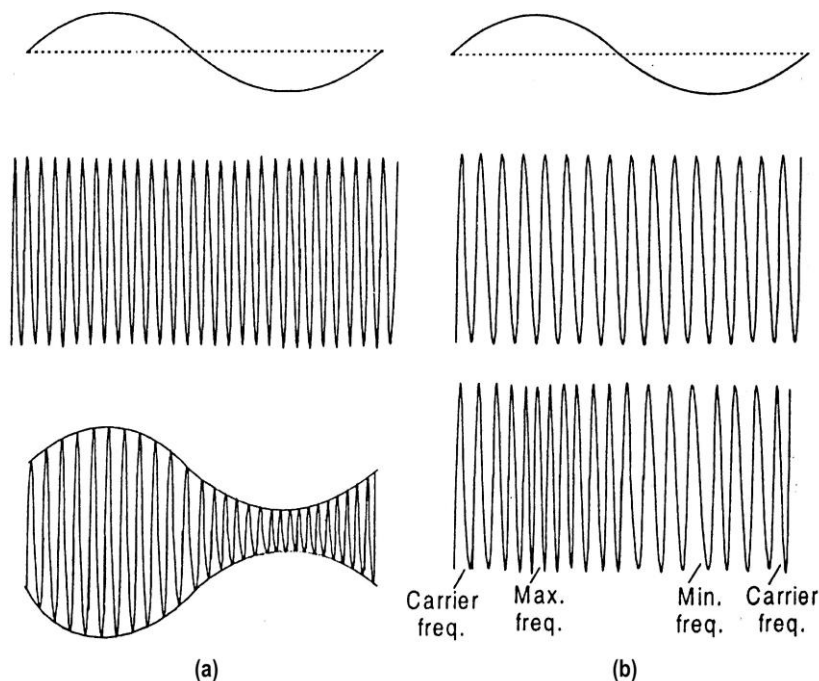
Trong thực tế, điều chế là phương pháp xử lý tín hiệu băng gốc làm thay đổi thông số của sóng mang cao tần; hoặc là biên độ, hoặc là tần số hay pha. Các kiểu điều chế thường sử dụng trong các hệ thống phát thanh quảng bá gồm: điều chế biên độ (AM), điều chế tần số (FM), điều chế pha (PM).

- Điều chế biên độ

Khi biên độ của sóng mang RF bị thay đổi tuân theo biên độ của tín hiệu băng gốc, thì quá trình được gọi là điều chế biên độ (AM).

- Điều chế tần số

Khi tần số của sóng mang cao tần (RF) thay đổi (trong phạm vi vài kilohertz) phù hợp với biên độ của tín hiệu băng gốc, thì quá trình được gọi là điều chế tần số (FM).



Hình 5.27: (a) điều chế biên độ, (b) điều chế tần số.

Dạng sóng của tín hiệu băng gốc, tín hiệu sóng mang cao tần và sóng mang RF điều chế của AM thể hiện ở hình 5.27a, còn đối với các dạng sóng FM ở các hình 5.27b.

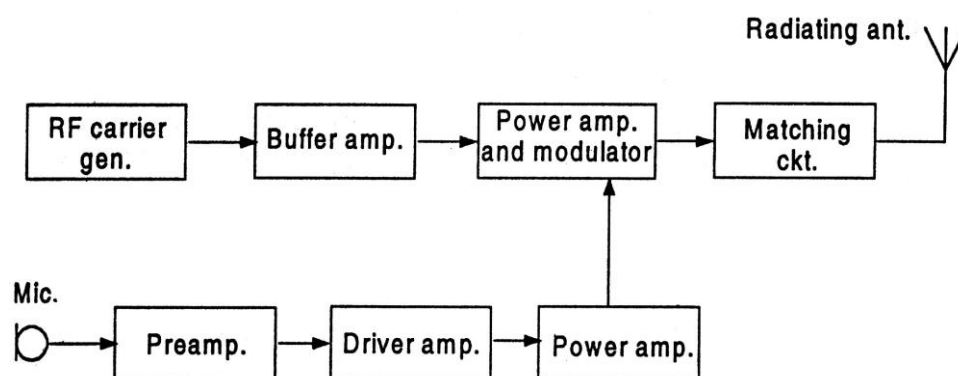
- Điều chế pha

Khi pha của sóng mang cao tần (RF) thay đổi phù hợp với biên độ của tín hiệu băng gốc, quá trình được gọi là 'điều chế pha' (PM). Khi pha của tín hiệu thay đổi, trong thực tế thực chất là thay đổi về tần số. Nếu xem xét kỹ hình 5.27b, ta sẽ thấy rằng pha của mỗi chu kỳ RF là sự thay đổi dần dần khi biên độ của tín hiệu băng gốc thay đổi. Vậy máy thu sẽ xem dạng sóng điều pha như dạng sóng điều tần. Ưu điểm của điều pha so với điều tần là ở chỗ có thể dùng bộ dao động tinh thể để tạo ra sóng mang RF ở bộ điều chế pha, nên cho độ ổn định cao hơn. Dao động tinh thể không thể sử dụng trực tiếp trong điều chế tần số.

5.4.4 MÁY PHÁT AM

Hình 5.28, là sơ đồ khối của máy phát AM điển hình.

Phần cao tần sẽ tạo ra sóng mang RF có tần số cao không đổi và biên độ không đổi, tín hiệu cao tần tạo

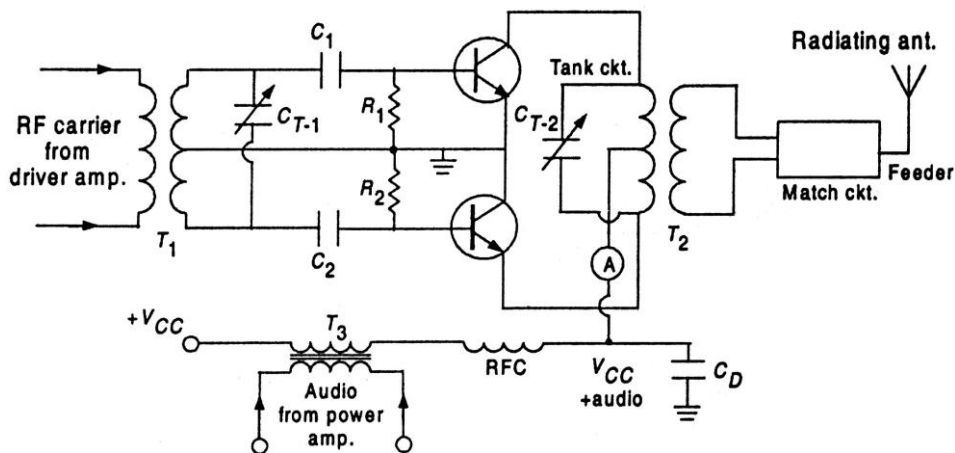


Hình 5.28: Sơ đồ khối của máy phát AM.

ra sẽ được khuếch đại bởi bộ khuếch đại đệm. Phần AF sẽ khuếch đại tín hiệu âm tần (thu được từ microphone) và sẽ cung cấp tín hiệu âm tần đến bộ điều chế. Bộ điều chế sẽ nhận hai tín hiệu, một tín hiệu là sóng mang RF và tín hiệu còn lại là tín hiệu âm tần. Chức năng của bộ điều chế là làm thay đổi biên độ của tín hiệu RF phù hợp với tín hiệu âm tần. Trở kháng lớn nhất của mạch RF được điều hưởng ở đầu ra sẽ làm giảm dòng cân bằng khi mạch được điều hưởng. Tín hiệu điều chế sẽ được đưa đến antenna thông qua mạch phối hợp trở kháng. Antenna sẽ bức xạ tín hiệu điều chế RF vào không gian dưới dạng sóng điện từ.

a) Các sai hỏng thông thường ở máy phát AM

Các sai hỏng ở bộ dao động và các bộ khuếch đại RF đã được giải thích ở chương 4 (mục 4.1.10). Do vậy, ở đây chỉ xem xét các hư hỏng điển hình ở tầng ra cuối của bộ điều chế RF (thường được gọi là tầng khuếch đại công suất - PA). Tầng điều chế AM điển hình của máy phát tần số cao như ở hình 5.29. Điện áp collector đưa đến các transistor của tầng PA không chỉ là V_{CC} mà là V_{CC} cộng với điện áp âm tần xuất hiện tại cuộn thứ cấp của biến áp điều chế T_3 . Điện áp đó sẽ làm thay đổi V_{CC} có tại collector của các transistor ở tầng PA (được mắc theo kiểu dây kéo), gây ra dòng collector thay đổi tuân theo tín hiệu âm tần, và do đó sẽ có tín hiệu tần số cao điều chế biên độ trên cuộn thứ cấp của biến áp RF, T_2 (còn gọi là mạch cộng hưởng). Tín hiệu đã điều chế sẽ được đưa đến ăng-ten máy phát thông qua bộ phối hợp trở kháng của ăng-ten và dây dẫn sóng [feeder] hay đường truyền. Khi mạch cộng hưởng (mạch cộng hưởng song song) ở đầu ra của tầng khuếch đại cuối được điều chỉnh để có tín hiệu AM lớn nhất theo tần số yêu cầu, thì đồng hồ đo dòng sẽ chỉ thị sự sụt giảm ở dòng collector bởi vì trở kháng của mạch cộng hưởng lớn nhất. Bảng 5.3: Liệt kê một số sai hỏng thường có ở mạch điều chế và ảnh hưởng của các sai hỏng trên tín hiệu ra.



Hình 5.29: Sơ đồ mạch điển hình của tầng điều chế AM.

Bảng 5.3: Các sai hỏng điển hình ở tầng điều chế

Cấu kiện/bộ phận sai hỏng	Ảnh hưởng
1. Biến áp điều chế T_3 bị ngắn mạch	Tín hiệu âm tần sẽ không làm V_{CC} biến thiên và do đó không có điều chế
2. Cuộn thứ cấp của biến áp điều chế hay cuộn điện cảm cao tần (RFC) hở mạch	V_{CC} sẽ không đưa đến các collector của tầng khuếch đại công suất (PA), nên không có tín hiệu ra tần số cao
3. Tụ C_D bị hở mạch	Chức năng giải ghép mất tác dụng có thể tạo nên hồi tiếp dương đến mạch khuếch đại khác nào đó thông qua đường nguồn cung cấp và do đó sẽ làm méo dạng tín hiệu RF
4. Tụ C_D bị ngắn mạch	Ngắn mạch tụ C_D sẽ gây ra ngắn mạch đường nguồn cung cấp. Cầu chì bị nổ
5. Tụ của mạch cộng hưởng C_{T2} bị ngắn mạch	Biến áp sẽ không được điều hưởng. Không có suy giảm ở đồng hồ đo dòng collector khi điều hưởng đạt được. Không có tín hiệu ra RF
6. Hở mạch tụ của khung	Biến áp sẽ không được điều hưởng. Không sụt giảm ở dòng collector.

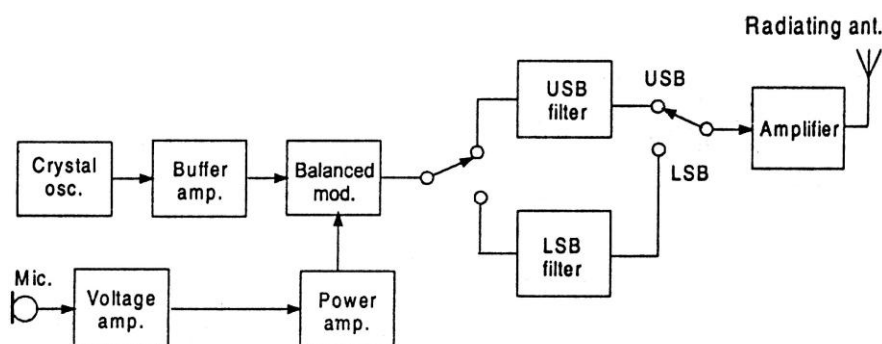
cộng hưởng	Tuy nhiên có thể có nhiều sóng hài ở tín hiệu RF.
7. Nối đất emitter bị hở mạch	Transistor như bị hở mạch và do đó không có RF ở đầu ra. Ngoài ra cũng không có dòng collector
8. Hở mạch một trong hai transistor nào đó	Hoạt động đẩy kéo sẽ không có dẫn đến tăng độ méo dạng
9. Một trong hai transistor nào đó bị ngắn mạch	V_{CC} sẽ bị ngắn mạch. Cầu chì sẽ nổ.
10. Điện trở base R_1 hay R_2 đứt	Base sẽ hở mạch nên transistor liên quan sẽ ngưng dẫn
11. Tụ ghép tầng C_1 hoặc C_2 đứt	RF sẽ không được cung cấp đến một transistor. Do đó không có hoạt động đẩy kéo
12. Một tụ ghép nào đó bị ngắn mạch	Phân cực (được tạo ra do hoạt động của mạch) sẽ không có để đưa đến một transistor làm mất cân bằng ở mạch khuếch đại đẩy kéo gây ra méo dạng tín hiệu.
13. Mạch điều hướng ở đầu vào bị ngắn mạch hay biến áp T_1 bị đứt	Không có tín hiệu vào RF và do đó không có tín hiệu ra RF
14. Tụ C_{T1} hoặc C_{T2} bị đứt	Tín hiệu vào tần số cao sẽ không bị suy giảm một cách thực chất nên tín hiệu ra RF không đáng kể.
15. Các mạch của máy phát không điều hướng đúng ở các tầng trước	Tín hiệu ra RF thấp.

b) Điều chỉnh và đo thử máy phát AM

Một máy phát tín hiệu gồm hàng loạt các mạch cộng hưởng, được điều chỉnh để có tần số quy định. Các mạch cộng hưởng được điều chỉnh lần lượt để cho điện áp RF tại đầu vào của mạch khuếch đại công suất ra cuối là lớn nhất, và cuối cùng là điều chỉnh mạch cộng hưởng ở đầu ra để cho sự suy giảm ở dòng hồ đo dòng collector. Tiếp theo là điều chỉnh mạch ăng-ten (hay mạch phối hợp) để tăng mức dòng collector có thể đạt đến giá trị lớn nhất.

Máy phát sẽ được đo thử với tần số cao đúng, công suất RF lớn nhất, tỷ số sóng dừng nhỏ nhất, không có các sóng hài, chỉ số điều chế yêu cầu ở tín hiệu ra và tín hiệu điều chế có độ méo dạng và tạp âm thấp nhất.

5.4.5 MÁY PHÁT SÓNG ĐƠN BIÊN - SSB



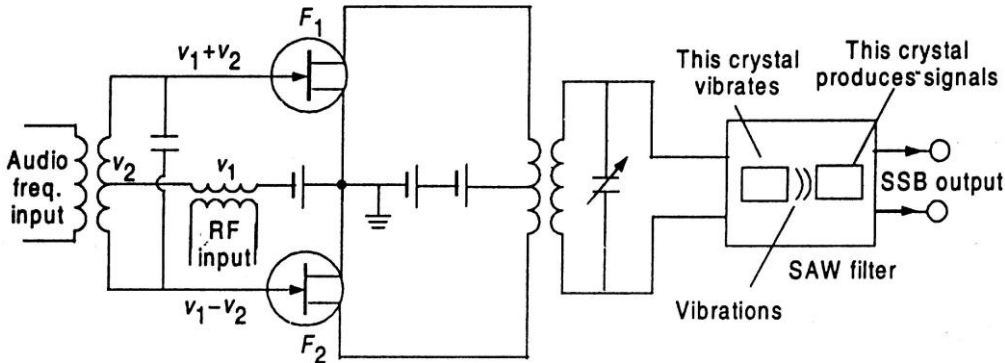
Hình 5.30: Sơ đồ khối của máy phát SSB cơ bản.

Điều chế biên độ sẽ tạo ra hai dải biên, gọi là dải biên trên (USB) và dải biên dưới (LSB), cùng với tín hiệu sóng mang. Kiểu điều chế như vậy được gọi là điều chế song biên AM - (AMDSB), và được ký hiệu là A3E. Hệ thống điều chế biên độ song biên đơn giản, dễ dàng tách sóng và sử dụng trong các hệ thống phát thanh quảng bá công cộng, nhưng hệ thống điều chế biên độ song biên chiếm khoảng phổ tần số cao và mức nguồn cung cấp lớn hơn nên hiệu suất thấp. Mức công suất âm tần đều có trong cả hai dải biên, vì vậy khi truyền một dải biên là đủ để khôi phục chương trình ở máy thu. Việc nén sóng mang

và dải biên còn lại sẽ cho phép tiết kiệm nguồn cung cấp. Hơn nữa, việc phát chỉ một dải biên sẽ tiết kiệm phổ tần số cao khi độ rộng kênh yêu cầu sẽ được giảm xuống một nửa.

Máy thu đơn biên có giá thành cao bởi vì cần phải có dao động nội của sóng mang RF và yêu cầu rất nhiều mạch lọc. Hệ thống máy thu đơn biên không sử dụng được ở hệ thống phát thanh quảng bá công cộng. Lý do đơn giản là máy thu chế tạo cho người dùng phải có giá thành thấp. Tuy nhiên, trong các trường hợp máy thu công cộng không phức tạp về mặt thông tin, nhưng cần phải tiết kiệm nguồn và phổ tần thì sử dụng hệ thống SSB. Các tổ chức sử dụng hệ thống SSB là các dịch vụ thông tin của quân đội, cảnh sát, hàng hải và người chơi vô tuyến nghiệp dư. Hệ thống SSB được gọi là hệ thống J3E. Hình 5.30, là sơ đồ khối của máy phát SSB cơ bản.

Khối cơ bản khác với máy phát AM là mạch điều chế cân bằng như ở hình 5.31.



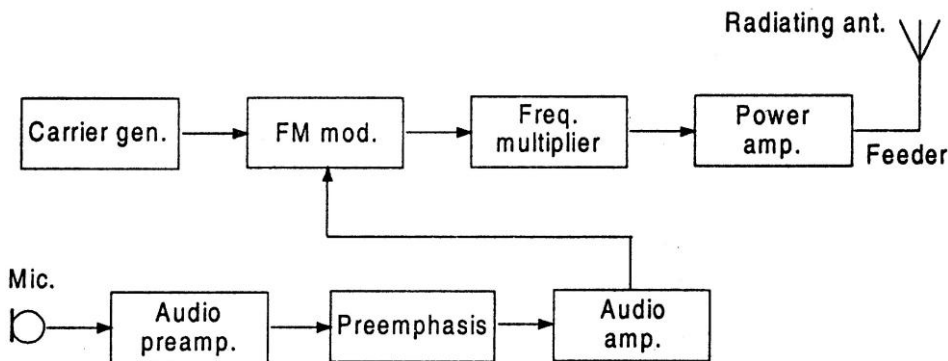
Hình 5.31: Mạch điều chế cân bằng.

Tín hiệu RF v_1 sẽ được cung cấp vào các JFET F_1 và F_2 cùng pha, nhưng tín hiệu âm tần v_2 có bán kỳ dương trên một JFET và có bán kỳ âm trên JFET còn lại tại hai đầu ngược nhau của cuộn thứ cấp của biến áp vào. Tác dụng của điều đó là làm cho sóng mang v_1 sẽ được triệt tiêu khi chảy theo chiều ngược lại thông qua cuộn sơ cấp. Các tín hiệu liên quan với v_2 , tức là dải băng cao hơn và dải băng thấp hơn có ở đầu ra. Một dải biên đã được suy giảm thấp nhất là 45dB bởi sóng âm thanh bề mặt (bộ lọc SAW - Surface Acoustic Wave, sử dụng hiệu ứng áp điện). Do vậy, ta có tín hiệu ra của hệ thống SSB.

Bộ điều chế cân bằng sẽ không cung cấp tín hiệu ra nếu đường nguồn cung cấp trở nên bị hở mạch hoặc ngắn mạch, nếu một FET bất kỳ bị ngắn mạch (tức sẽ làm ngắn mạch nguồn cung cấp), nếu biến áp audio bị hở mạch hay ngắn mạch, hoặc nếu tụ điều hưởng của mạch đầu ra bị ngắn mạch. Nếu bất kỳ một FET nào hở mạch, sẽ không có sự triệt tiêu sóng mang.

5.4.6 MÁY PHÁT ĐIỀU TẦN - FM

Phương pháp điều chế khác được sử dụng phổ biến là điều chế tần số (FM). Ở kiểu điều tần, ta có thể thay đổi tần số hoặc pha của sóng mang. Điều chế tần số được dùng rộng rãi ở phát thanh quảng bá có độ trung thực cao và dùng cho hai đường thông tin có khoảng cách gần của quân đội và cảnh sát hay cấp cứu y tế.



Hình 5.32: Sơ đồ khối của máy phát FM.

Ngoài ra, FM cũng được sử dụng trong thông tin vệ tinh và các hệ thống phát hình (dùng để điều chế sóng mang audio) do có mức nhiễu thấp. Sơ đồ khối của một máy phát FM điển hình cho ở hình 5.32.

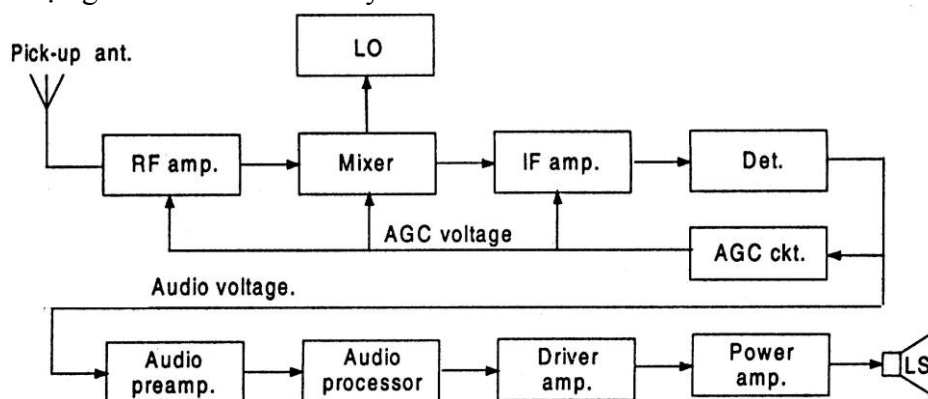
Điện kháng song song với mạch cộng hưởng của bộ tạo dao động sóng mang sẽ biến thiên theo tín hiệu audio và do đó sẽ biến thiên theo tần số, tạo nên sự điều chế tần số. Các sai hỏng ở máy phát sóng FM là ít hơn nhiều so với hư hỏng ở máy phát AM. Các dạng sai hỏng có thể là do các cấu kiện (thụ động cũng như tích cực) bị hở mạch hay ngắn mạch, hoặc đường nguồn cung cấp bị hở mạch hay ngắn mạch, hoặc các kết nối bị lỏng lẻo hay bị hở mạch. Hở mạch hay ngắn mạch phần audio sẽ không tạo ra sự điều chế, mặc dù vẫn có tín hiệu RF. Sai hỏng bất kỳ ở mạch dao động, điều chế, các mạch nhân tần hay hệ thống khuếch đại công suất cuối sẽ không cho các tín hiệu RF. Nếu có tín hiệu RF đã điều chế tại đầu ra của tầng khuếch đại công suất (FA), mà tín hiệu FM vẫn không được phát xạ khi thấy chỉ thị cường độ trường, thì hư hỏng có thể ở trong đường dây nối (feeder).

Hệ thống phát thanh quảng bá FM có độ trung thực cao, ngày càng trở nên phổ biến do mức nhiễu thấp, đáp ứng tần số bằng phẳng và độ méo thấp. Âm thanh nổi (stereo) dùng để tạo ra hiệu ứng thực tế có độ trung thực cao.

5.4.7 MÁY THU QUẢNG BÁ ĐIỀU BIÊN

a) Nguyên lý hoạt động

Sơ đồ khối của máy thu thanh quảng bá điều biên (AM) như ở hình 5.33. Chức năng của mỗi khối sẽ được giải thích như dưới đây.



Hình 5.33: Sơ đồ khối của máy thu đổi tần.

b) Antenna thu. Antenna thu trích dẫn năng lượng từ sóng điện từ truyền trong không gian. Sóng điện từ sẽ được biến đổi thành tín hiệu điện áp (tín hiệu cao tần - RF) và đưa đến tầng đầu tiên trong máy thu.

c) Mạch khuếch đại cao tần [RF amp] Các mạch bộ khuếch đại cao tần đã được đề cập ở chương 4 (hình 4.18). Các tầng khuếch đại cao tần là các tầng cơ bản có trong các máy thu thông tin, tuy nhiên không bắt buộc phải có trong các máy thu quảng bá. Mạch khuếch đại cao tần sẽ thực hiện các chức năng sau:

(i) Tạp âm nội của transistor khi dùng làm mạch khuếch đại là nhỏ hơn nhiều so với khi cùng transistor dùng làm mạch trộn không tuyến tính, nên mạch sẽ cải thiện tỷ số tín hiệu trên tạp âm.

(ii) Các mạch khuếch đại cao tần sẽ giúp loại bỏ nhiễu tần số ảnh. Các mạch điều hướng trong bộ khuếch đại sẽ được điều hướng đến tín hiệu tần số cao yêu cầu, nên sẽ suy giảm các tín hiệu tần số ảnh.

(iii) Mạch khuếch đại cao tần sẽ khuếch đại tín hiệu đưa vào mạch, và do đó sẽ cải thiện độ nhạy.

(iv) Bằng cách điều hướng đối với RF, độ rộng băng tần của mạch khuếch đại cao tần lớn (độ rộng băng tần = f_r / Q , trong đó f_r là tần số cộng hưởng, còn Q là hệ số phẩm chất của mạch cộng hưởng) và do vậy, mạch khuếch đại cao tần sẽ không ảnh hưởng đến việc cải thiện độ nhạy, mặc dù mạch loại bỏ các tín hiệu nhiễu nhưng chỉ một lượng nhỏ.

(v) Mạch khuếch đại cao tần sẽ tạo ra việc khử ghép tín hiệu dao động nội từ ăng-ten và do đó sẽ ngăn chặn sự phát xạ tín hiệu tần số dao động nội vào không gian.

d) Bộ dao động nội

Chức năng của bộ dao động nội (LO), là để tạo ra tín hiệu RF có biên độ không đổi và tần số không đổi đối với các kênh được chọn. Tần số của LO thường được giữ cao hơn so với tần số của kênh được chọn bằng trị số gọi là tần số trung gian hay trung tần - IF. Đối với các máy thu quảng bá, giá trị IF là 455kHz, và do vậy, $f_o = f_s + 455\text{kHz}$, trong đó f_o là tần số của LO và f_s là tần số của các tín hiệu sẽ được thu. Đối với các máy thu thông tin tần số cao, sử dụng hai mạch khuếch đại trung tần. Bộ IF thứ nhất có tần số cao hơn 1MHz, còn bộ IF thứ hai có tần số 455kHz hay thấp hơn. Đối với các máy thu quảng bá FM VHF, khối IF là 10,7MHz (các sai hỏng ở mạch khuếch đại cao tần và mạch dao động nội đã được giải thích ở chương 4).

e) Bộ trộn

Bộ trộn [mixer] là mạch khuếch đại phi tuyến, dùng để thu hai tín hiệu, một tín hiệu từ bộ dao động nội và một tín hiệu khác từ mạch khuếch đại cao tần (RF) (nếu không sử dụng mạch khuếch đại RF, thì tín hiệu thứ hai của bộ trộn nhận từ antenna). Do chức năng phi tuyến của bộ khuếch đại trộn, tín hiệu điều biến sẽ được tạo ra. Nếu f_o là tần số của LO, và f_s là tần số của kênh cần thu, thì tín hiệu ra của bộ trộn sẽ gồm các tín hiệu có tần số tín hiệu (f_s), tần số dao động nội (f_o), tổng của hai tần số ($f_o + f_s$), hiệu của hai tần số ($f_o - f_s$) [tần số trung gian hay trung tần - IF], các tần số hài ($2f_o$ và $2f_s$) và hàng loạt các tổ hợp tần số khác.

Nếu mạch điều hướng ở đầu ra của tầng trộn được điều chỉnh để có tần số $f_o - f_s$ (= IF), thì ngoài tín hiệu có tần số $f_o - f_s$, tất cả các tần số khác sẽ hầu như bị loại bỏ bởi mạch điều hướng IF, khi các tần số đó có sai lệch so với tần số cộng hưởng của mạch điều hướng IF.

Mặc dù mạch trộn có tần số thấp hơn tần số của tín hiệu RF, nhưng tín hiệu điều chế vẫn không thay đổi ở tín hiệu trung tần (IF). Kỹ thuật tạo ra tín hiệu trung tần được gọi là tạo phách âm hay đơn giản là đổi tần, nên máy thu sử dụng kỹ thuật đổi tần gọi là *máy thu đổi tần*.

Tín hiệu không mong muốn bằng tần số của LO + tần số IF (hay tần số tín hiệu + 2IF) được gọi là *tín hiệu ảnh*, bởi vì bộ dao động nội (LO) cung cấp tín hiệu yêu cầu, cũng sẽ tạo ra tín hiệu ảnh như tín hiệu IF. Vì vậy, ta không thể phân biệt được tín hiệu yêu cầu và tín hiệu gây nhiễu. Do đó, tín hiệu này cần phải tránh trước khi đưa đến tầng trộn. Bất chấp nhược điểm duy nhất là tần số ảnh, tất cả các máy thu thông tin hiện đại đều là các máy thu đổi tần cho các ưu điểm mà IF sẽ cung cấp như sau.

Các ưu điểm của IF

1. Độ rộng băng tần của mạch thấp và do đó độ chọn lọc rất tốt. Nhiều kênh lân cận sẽ được khử đến mức rất rõ rệt (60dB hoặc cao hơn).
2. Tất cả các kênh sẽ được biến đổi thành một tần số đơn, nên không cần có sự hiệu chỉnh ở các tầng trung tần (IF).
3. Hệ số khuếch đại cao ở tín hiệu có tần số thấp không đổi.
4. Mạch khuếch đại tín hiệu tần số thấp không đổi ít có khuynh hướng dao động nên tín hiệu rất ổn định.

Các ưu điểm có giá trị nhiều hơn so với chỉ một nhược điểm là nhiễu tần số ảnh. Nhược điểm cũng sẽ khắc phục được khi sử dụng các mạch điều hướng cao tần trước khi trộn, để chỉ cho phép tần số kênh thu đưa đến tầng trộn.

Một tầng trộn điển hình như mạch ở hình 5.34.

Ở đây, tín hiệu LO đã có đưa đến cực cổng và tín hiệu RF đưa đến cực nguồn. Ở các FET cổng đôi, các tín hiệu LO và RF sẽ được đưa vào hai cổng của FET. Ảnh hưởng do các hư hỏng của cấu kiện trong mạch 5.34, sẽ được giải thích dưới đây.

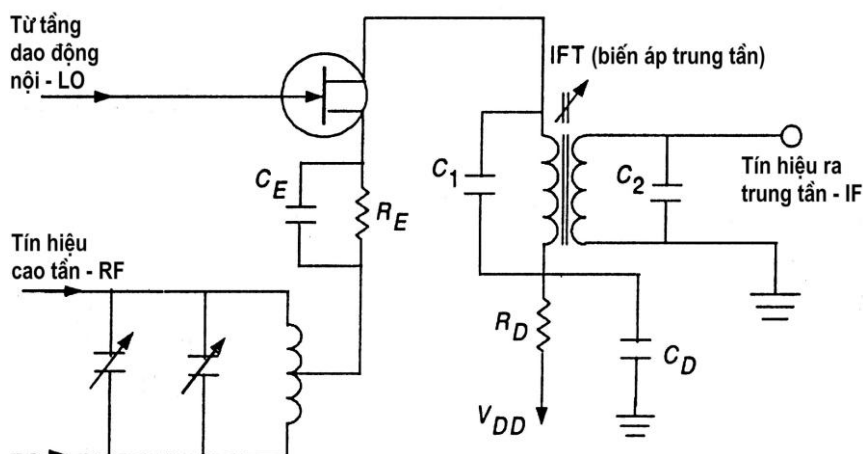
- **FET bị hở mạch hoặc bị ngắn mạch** Sẽ không có tín hiệu ra.

- **Đứt mạch của một đường tín hiệu nào đó (tín hiệu LO hay tín hiệu RF)** Sẽ không có tín hiệu ra, bởi vì tín hiệu IF sẽ không được cung cấp nên mạch điều hướng IF sẽ không truyền bất kỳ tín hiệu nào.

- **C_E bị hở mạch** Cả hai tín hiệu sẽ truyền qua R_E , nên sẽ suy giảm cả hai tín hiệu. Tín hiệu LO sẽ gây hồi tiếp âm, còn tín hiệu RF sẽ bị suy giảm do đưa đến R_E mắc nối tiếp.

- **C_E bị ngắn mạch**, R_E cũng sẽ được rẽ mạch đối với dc, làm cho cổng gần bằng 0V so với nguồn, và do đó có mức dòng lớn chảy qua FET. Mức tín hiệu ra sẽ bị giảm và FET sẽ trở nên bị quá nhiệt, dẫn đến đánh thủng FET.

- C_1 hoặc C_2 (tự trimmer) hỏng Khi các trimmer bị ngắn mạch, tín hiệu ra sẽ bằng 0. Các trimmer hở mạch sẽ tạo ra tín hiệu ra thấp, mặc dù điện áp dc vẫn bình thường.



Hình 5.34: Mạch tầng trộn điển hình.

- **Lỗi cuộn dây điều chỉnh sai** Mạch sẽ mất điều hưởng, kết quả là tín hiệu ra yếu và độ chọn lọc thấp hơn bình thường.

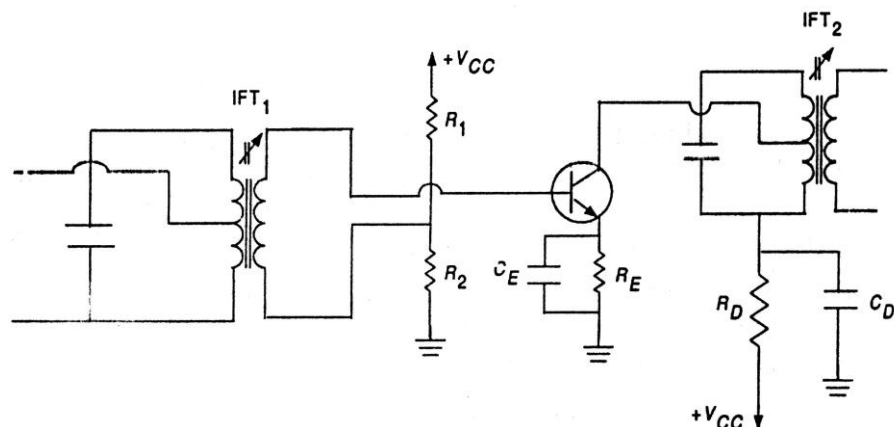
- **Tụ giải ghép C_D bị ngắn mạch** Nguồn cung cấp sẽ rẽ mạch FET, gây quá dòng nguồn cung cấp và do đó có thể đứt cầu chì.

- **C_D bị đứt** R_D sẽ trở nên mắc nối tiếp với mạch cộng hưởng IF và do đó hệ số phẩm chất Q của mạch cộng hưởng sẽ bị giảm xuống, làm giảm độ chọn lọc.

- **R_D bị đứt** Điện áp nguồn cung cấp (V_{DD}) cung cấp đến FET sẽ mất và do đó mất tín hiệu ra.

f) Tầng khuếch đại trung tần (IF)

Mạch khuếch đại trung tần sẽ khuếch đại tín hiệu IF, nên mạch khuếch đại trung tần cần phải có hệ số khuếch đại và độ ổn định cao. Khi tần số trung gian nằm trong khoảng tần số radio, thì mạch khuếch đại IF cũng là mạch khuếch đại tần số cao với các mạch cộng hưởng song song IFT₁ và IFT₂ ở đầu vào và đầu ra của mạch khuếch đại (hình 5.35). Điện áp phân cực được cung cấp bằng R_1 , R_2 và R_E , còn mạch giải ghép là R_D và C_D . Chỉ khác nhau ở điểm các mạch cộng hưởng ở bộ khuếch đại IF là được điều chỉnh theo IF cố định, trong khi ở bộ khuếch đại RF, các mạch điều hưởng là có thể điều chỉnh đến các tần số khác tùy thuộc vào việc chọn kênh cần thu. Các hư hỏng ở bộ khuếch đại IF do đó tương tự như các hư hỏng ở bộ khuếch đại RF, ngoại trừ hư hỏng do tự điều chỉnh chính và chuyển mạch thay đổi băng tần. Hơn nữa, nếu độ chọn lọc của kênh lân cận là kém và độ nhạy thấp, thì cần phải điều chỉnh các mạch điều hưởng để cho đáp ứng đỉnh đối với tín hiệu IF. Việc cân chỉnh các tầng



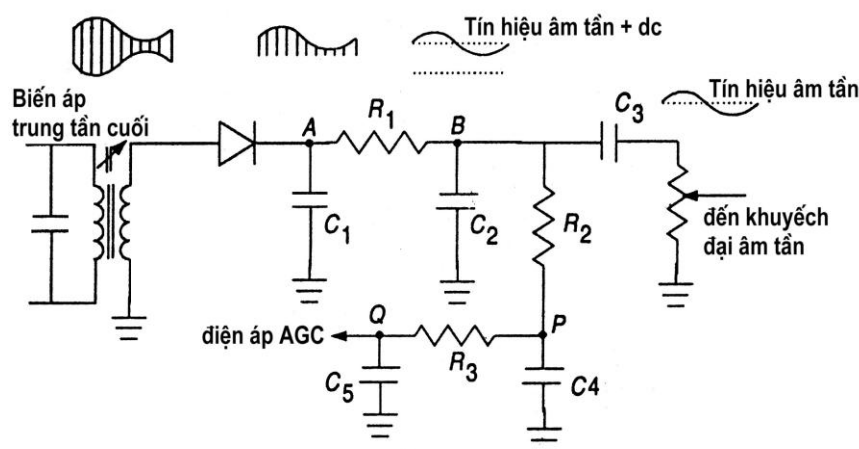
Hình 5.35: Mạch khuếch đại trung tần (IF).

RF và IF sẽ được giải thích ở mục 5.4.12.

g) Mạch tách sóng

Chức năng của mạch tách sóng là khôi phục các tín hiệu băng gốc từ tín hiệu điều chế.

Tín hiệu AM sẽ được tách sóng bằng một diode và mạch lọc đáp ứng với các biên độ đỉnh của tín hiệu IF trong mỗi chu kỳ của IF giống như các đáp ứng kết hợp chỉnh lưu - lọc đối với tín hiệu *ac* đỉnh. Hình 5.36, là mạch tách sóng bằng diode điển hình cùng với việc tạo ra điện áp cho mạch AGC (tự động điều chỉnh độ khuếch đại).



Hình 5.36: Mạch điện của tầng tách sóng điển hình.

Diode sẽ chỉnh lưu dạng sóng điều chế. Các giá trị của các tụ phải chọn sao cho C_1 và C_2 rẽ mạch tín hiệu IF chưa được điều chế xuống đất, nhưng không lọc bỏ tín hiệu âm tần (audio). Do vậy, tại điểm B, ta sẽ có tín hiệu *dc + audio*. Mức *dc* sẽ được chặn bởi C_3 , nên chỉ có tín hiệu âm tần đưa đến điều chỉnh âm lượng để cung cấp đến mạch khuếch đại âm tần tiếp theo.

R_2 và C_4 lọc bỏ tất cả các mức tín hiệu audio nhỏ hay tín hiệu IF đưa đến điểm P, để cho điện áp *dc*. Mức gợn của tín hiệu IF bất kỳ còn tồn tại sẽ được giảm thêm nữa bằng mạch lọc khác bao gồm R_3 và C_5 . Do vậy, tại điểm Q, ta sẽ có điện áp *dc* dương. Mức điện áp *dc* này được gọi là điện áp tự động điều chỉnh độ khuếch đại (AGC).

Chức năng của điện áp AGC là để điều khiển hệ số khuếch đại của mạch khuếch đại RF, mạch khuếch đại trộn tần và mạch khuếch đại IF bằng cách cung cấp mức điện áp *dc* dương đưa đến cực emitter của các transistor *npn* ở các mạch khuếch đại, để bổ sung mức điện áp *dc* thông thường do dòng emitter của transistor. Điện áp dương thêm vào trên emitter của transistor *npn* sẽ làm giảm điện áp phân cực thuận và do đó làm giảm hệ số khuếch đại của các mạch khuếch đại tương ứng.

Mức điện áp AGC tùy thuộc vào tín hiệu sóng mang IF, tức là tùy thuộc vào sóng mang RF có trong sóng tín hiệu được tiếp nhận bởi antenna thu.

Như vậy, việc giảm hệ số khuếch đại tùy thuộc vào cường độ của sóng mang. Sóng mang mạnh hơn, sẽ cho mức điện áp AGC lớn hơn và do đó sẽ làm giảm hệ số khuếch đại nhiều hơn. Việc điều khiển tự động hệ số khuếch đại phụ thuộc vào cường độ của sóng mang RF của tín hiệu vào sẽ làm cho tín hiệu ra gần như không đổi.

- Các sai hỏng ở mạch tách sóng bằng diode và mạch AGC

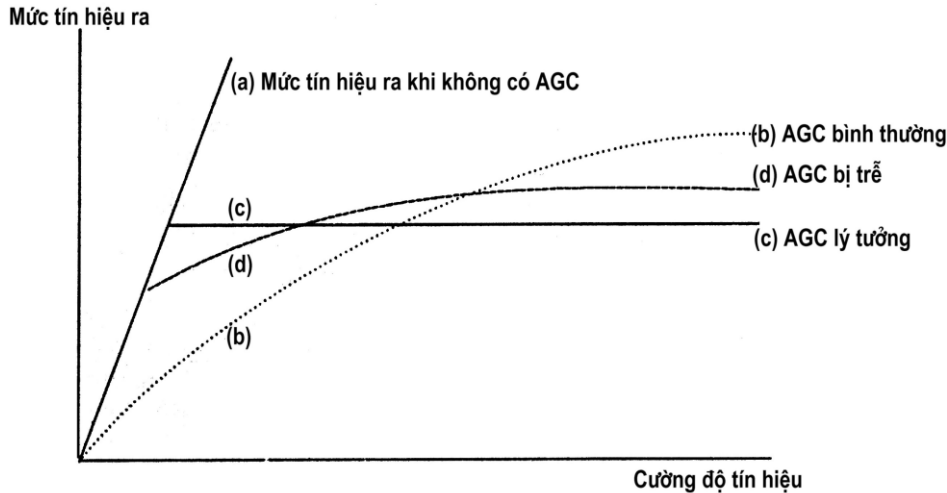
Nếu diode bị ngắn mạch hoặc bị hở mạch, sẽ không có sự chỉnh lưu và không có điện áp AGC.

Nếu tụ lọc C_1 bị hở mạch, tín hiệu ra sẽ bị giảm. C_1 hoặc C_2 bị ngắn mạch hay R_1 bị hở mạch sẽ làm cho tín hiệu ra bằng 0. Hở mạch C_3 sẽ không đưa tín hiệu audio đến mạch khuếch đại audio và do đó mất tín hiệu ra audio. Tụ C_3 bị ngắn mạch sẽ tạo cho điện áp *dc* đưa đến mạch khuếch đại audio thêm vào mức điện áp audio, gây quá tải mạch khuếch đại audio và do đó độ méo dạng sẽ tăng lên.

Hở mạch R_2 hay R_3 , hoặc C_4 hay C_5 bị ngắn mạch sẽ làm cho mức điện áp AGC bằng 0 và do đó hệ số khuếch đại của các tầng RF và IF sẽ cao, dẫn đến mức tín hiệu ra méo dạng và không đồng đều (âm thanh lúc to lúc nhỏ). Tín hiệu vào quá mạnh có thể cắt bỏ bởi transistor của mạch khuếch đại bằng cách tạo ra mức điện áp AGC quá cao. Nếu hằng số thời gian của mạch AGC là cao, thì mức điện áp này sẽ mất khoảng thời gian để giảm xuống nên các tín hiệu yếu sẽ được chặn không thay đổi trước khi điện áp AGC chưa trở nên bình thường.

Thông thường AGC sẽ làm giảm hệ số khuếch đại của các tầng khuếch đại RF và IF đối với tất cả các

tín hiệu. Như vậy ngay cả các tín hiệu yếu sẽ trở nên yếu hơn. Để giải quyết khó khăn này, sử dụng AGC được làm trễ, chỉ làm việc đối với các tín hiệu mạnh. AGC trễ nhận được bằng cách giữ cho cathode của diode ở mạch AGC dương, sao cho diode sẽ không dẫn cho đến khi anode là dương hơn so với cathode. Mức tín hiệu ra khi không có AGC và ảnh hưởng bằng phẳng của tín hiệu ra bởi AGC thông thường, AGC trễ và AGC lý tưởng được thể hiện ở hình 5.37.



Hình 5.37: ảnh hưởng của các kiểu AGC khác nhau ở tín hiệu ra.

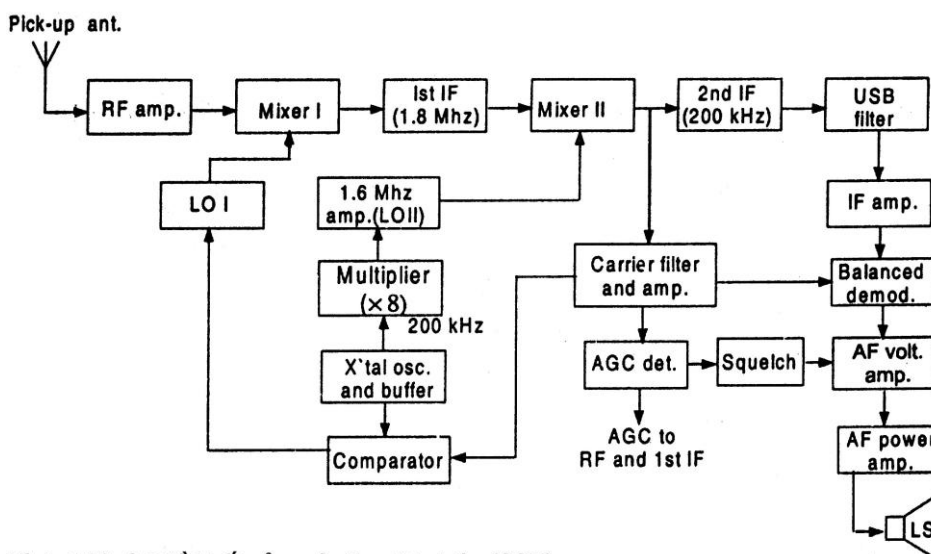
h) Các mạch khuếch đại âm tần

Mạch khuếch đại điện áp âm tần là mạch khuếch đại ghép RC và mạch khuếch đại công suất âm tần thường là mạch khuếch đại đẩy-kéo.

Mạch âm tần sẽ bao gồm mạch điều khiển âm lượng và cũng có thể gồm mạch điều khiển âm thấp [bass] và mạch điều khiển âm cao [treble]. Các hư hỏng của các mạch khuếch đại âm tần đã được giải thích chi tiết ở mục 5.3.1.

5.4.8 MÁY THU ĐƠN BIÊN - SSB

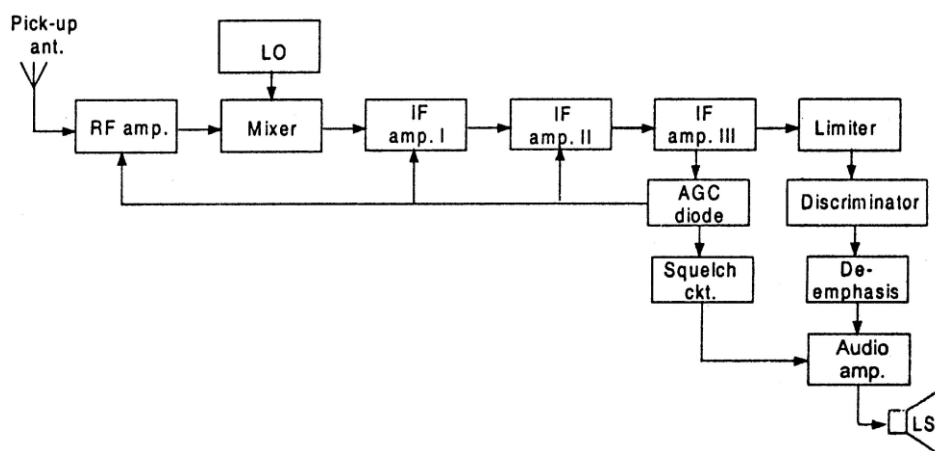
Sơ đồ khối của một máy thu SSB điển hình như thể hiện ở hình 5.38. Một số tầng là giống với máy thu song biên (đã được giải thích ở mục 5.4.8), như mạch khuếch đại RF, LO, mạch khuếch đại trộn tần và khuếch đại IF thứ nhất. Hiện có các máy thu đôi tần hai lần có thêm tầng IF thứ hai. Tầng IF thứ nhất có tần số cao 1,8MHz và tầng thứ hai có tần số thấp 200kHz. Hai tầng IF có ưu điểm là tầng IF cao hơn sẽ cho triệt tín hiệu ảnh cao hơn và tầng IF tần số thấp hơn sẽ cho độ chọn lọc tốt hơn. Nếu mạch dao động tinh thể, mạch lọc sóng mang và mạch khuếch đại bị hỏng, thì các tín hiệu SSB sẽ mất.



Hình 5.38: Sơ đồ khối của máy thu đơn biên (SSB).

5.4.9 MÁY THU FM

Sơ đồ khối của máy thu FM như ở hình 5.39.



Hình 5.39: Sơ đồ khối của máy thu FM.

Trong mạch có hàng loạt các tầng IF dùng để tạo ra độ rộng băng tần yêu cầu (200kHz) để đảm bảo hệ số khuếch đại thích hợp. Các tầng IF đều có bố trí điều hưởng. Mạch hạn chế cần phải có để loại bỏ các biên thiên điện áp. Bộ tách sóng điều tần sẽ cho tín hiệu ra âm tần. Mạch chặn sẽ giữ lại tín hiệu âm tần mà không có tín hiệu cao tần. Mạch hậu chỉnh sẽ thực hiện bù để cải thiện tỷ số tín hiệu trên nhiễu.

5.4.10 CÁC SAI HỒNG THÔNG THƯỜNG TRONG CÁC MÁY THU

Một số sai hỏng thông thường ở các máy thu quang bá (thường gọi là các máy thu transistor) cho ở bảng 5.4, như sau:

Bảng 5.4: Một số sai hỏng ở các máy thu thanh quang bá.

Các dấu hiệu	Các sai hỏng có thể xảy ra và cách khắc phục
Thiết bị không hoạt động. Mất tín hiệu (không tạp âm và không có tín hiệu ra của chương trình).	(i) Thiết bị mất điện áp nguồn cung cấp. Kiểm tra cầu chì. Thực hiện các phép đo nguội, đo nóng, và sửa chữa hư hỏng. (ii) Cuộn thứ cấp của loa có thể đứt. Thay loa.
Có tạp âm nhưng không thu được chương trình phát ra. Antenna tốt.	Tầng LO bị hỏng. Hãy sửa chữa tầng LO. Kiểm tra ghép nối giữa tầng LO và tầng trộn.
Không thu được chương trình trên băng tần được chọn.	Kết nối đất của tụ điều hưởng chính bị đứt, hoặc tụ điều hưởng bị ngắn mạch, hoặc đầu nối trung tâm của chuyển mạch chọn băng tần không thực hiện tiếp xúc. Xác định điểm hỏng bằng phép đo điện trở.
Chương trình không thu được chỉ ở một băng tần cụ thể.	Hỏng mạch điều hưởng liên quan trimmer có thể bị ngắn mạch. Đầu cực liên quan của chuyển mạch chuyển đổi băng tần không tiếp xúc. Xác định hư hỏng bằng phép đo thông mạch và sửa chữa hư hỏng.
Khi tín hiệu vào có từ máy phát tín hiệu tín hiệu ra là bình thường, nhưng không thu được đài phát quang bá.	Đứt dây dẫn sóng antenna. Trong trường hợp này sẽ không có tạp âm. Đo - kiểm tra kết nối dây dẫn sóng [feeder].
Tiếng ù [hum] vượt quá ở các thu hoạt động bằng nguồn điện lưới.	Gợn có thể được đưa đến các base của mạch khuếch đại âm tần tạo ra tiếng ù. Kiểm tra các tụ lọc.
Tiếng ù ở các máy thu hoạt động bằng nguồn pin.	Mạch âm tần có thể bị trích dẫn tiếng ù từ đường dây điện lưới hay biến áp ở vị trí gần nào đó. Khắc phục lỗi bằng cách thay đổi vị trí máy thu để loại bỏ trích dẫn tiếng ù.
Tiếng ù do tín hiệu điều chế.	Nếu tín hiệu vào của tầng trộn trích dẫn tiếng ù thì tiếng ù sẽ điều chế tín hiệu RF. Sửa chữa bằng cách cách ly nguồn gây ù.

Tín hiệu ra yếu (tự dao động ở mạch khuếch đại nào đó).

Âm thanh lụp bụp (âm thanh tần số thấp trong khoảng từ 16Hz đến 25Hz).

Méo phi tuyến hay méo hài.

Tín hiệu ra có nhưng yếu.

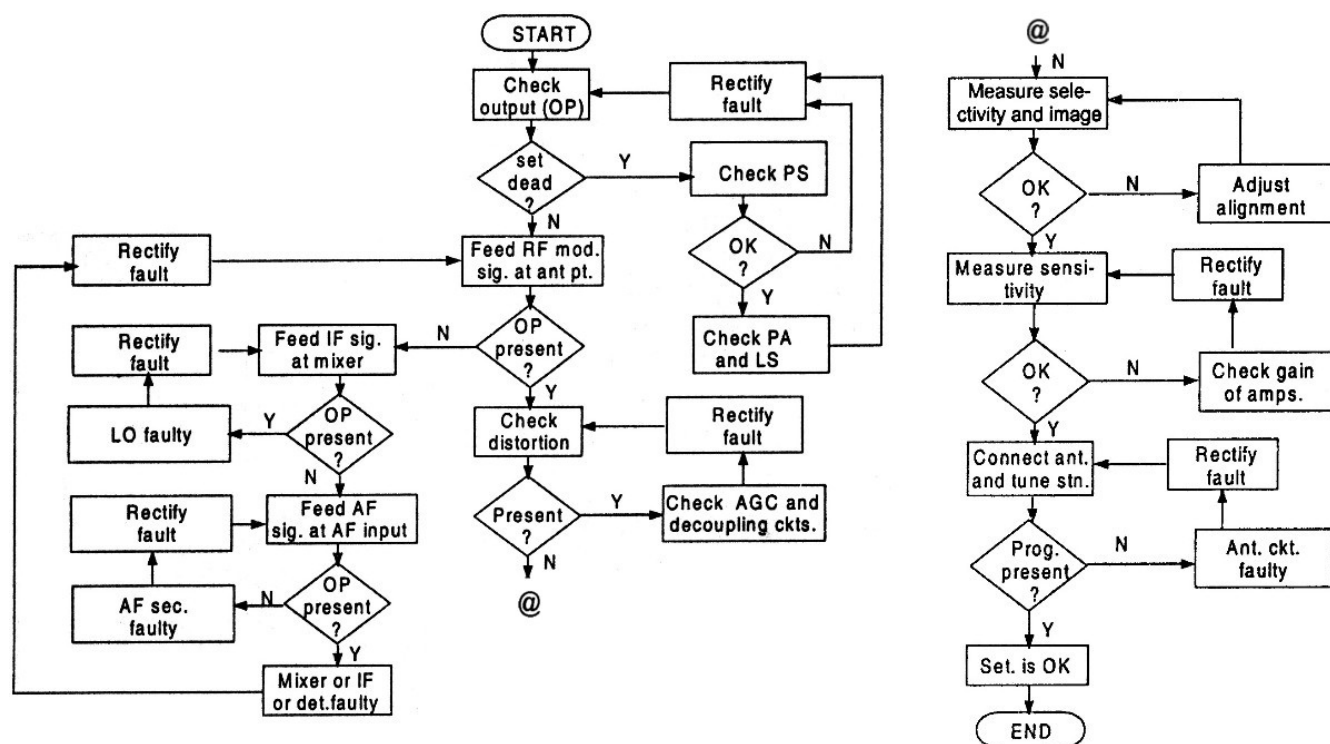
Méo dạng tồn tại do hồi tiếp dương. Hãy kiểm tra có hở mạch ở các tụ giải ghép. Sửa chữa hư hỏng.

(i) gây ra bởi việc giải ghép thiếu do các tín hiệu tần số thấp gây hồi tiếp dương ở mạch khuếch đại. (ii) Tự dao động trong các tầng RF có thể tạo ra AGC cao. Làm ngưng RF hoặc IF. Chu kỳ của các tín hiệu lặp lại tự dao động. Kiểm tra nguồn gây lụp bụp bằng kỹ thuật cách ly, và sửa chữa hư hỏng.

Mất điện áp AGC hay đứt mạch hồi tiếp âm. Các mạch làm việc trong tình trạng quá tải. Kiểm tra các mạch vòng kín bằng kỹ thuật cách ly xác định điểm hỏng và sửa chữa.

(i) Cân chỉnh sai. Cân chỉnh các mạch điều hướng và sửa chữa việc hiệu chỉnh sai. (ii) Tụ rã mạch emitter bị hở mạch. Kiểm tra tụ bằng cách thay thế.

Quy trình các bước chẩn đoán hư hỏng có hệ thống trong máy thu radio được minh họa theo lưu đồ như ở hình 5.40.



Hình 5.40: Quy trình các bước đo thử để dò tìm sai hỏng ở máy thu vô tuyến.

Trong các máy thu thông tin, lưu ý một số sai hỏng có thể có bổ sung dưới đây cùng với các phương pháp sửa chữa.

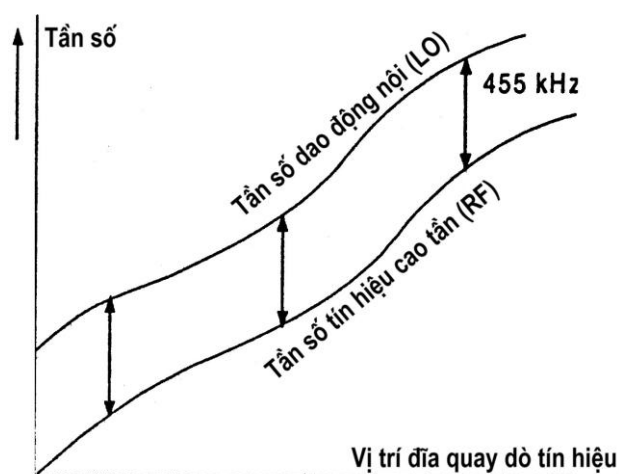
1. Không thu được các tín hiệu điện báo, mặc dù thu được chương trình audio bình thường. Có thể hỏng BFO. Kiểm tra BFO và cách ghép tín hiệu BFO đến tầng IF.
2. Mạch chặn bị khoá, không cắt ngay cả khi dò chương trình, làm mất tín hiệu ra. Kiểm tra mạch chặn hoặc mạch AGC. Xác định sai hỏng và sửa chữa sai hỏng.
3. Mất tín hiệu tách sóng SSB mặc dù tách sóng đối với DSB là bình thường. Kiểm tra mạch tái tạo sóng mang và mạch giải điều chế cân bằng, và kiểm tra mạch so sánh. Xác định sai hỏng và sửa chữa.
4. Độ nhạy kém (ở các máy thu đổi tần kép). Hệ số phẩm chất Q của mạch điều hướng ở tầng IF thứ hai suy giảm, có thể do quá tải bất thường có ở tầng tách sóng.
5. Hệ số nhiễu của máy thu kém. Mức tạp âm lớn. Có thể do hệ số khuếch đại của tầng khuếch đại RF bị suy giảm. Kiểm tra mạch điều chỉnh hệ số khuếch đại. Transistor có thể bị hỏng. Đo thử transistor và thay thế nếu cần.

Trong các máy thu FM có thể có một số sai hỏng bổ sung sau.

1. Độ trung thực cao bị suy giảm. Việc điều hướng bị sai lệch cần phải điều chỉnh để cho độ rộng băng tần lớn theo yêu cầu.
2. Méo nghiêm trọng do các âm cao được khuếch đại quá nhiều. Hồng mạch chỉnh giảm.
3. Mất tách sóng. Một trong số các tụ đầu ra của bộ tách pha có thể bị hở mạch hay ngắn mạch. Tụ nối với cuộn sơ cấp và thứ cấp của biến áp đầu vào bị hở mạch.
4. Thu được tạp âm điều chế biên độ. Tăng hạn chế hồng. Các cấu kiện phân cực bị hở mạch hay bị ngắn mạch.
5. Mạch chặn [squelch] bị khóa. Tín hiệu ra của chương trình phát thanh ngưng. Kiểm tra mạch squelch hoặc mức điện áp AGC.
6. Hệ số tạp âm thấp. Kiểm tra hệ số khuếch đại của mạch khuếch đại cao tần. Thay thế transistor nếu cần.

5.4.11 CÂN CHỈNH VÀ ĐỒNG CHỈNH MÁY THU ĐỔI TẦN

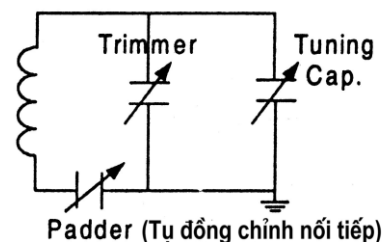
Trong các tầng RF và IF cũng như dao động nội, có hàng loạt các mạch điều hướng cần phải được cân chỉnh để thiết lập việc dò tìm đài phát đối với tần số được chọn nào đó giữ theo sự điều chỉnh ở các tụ xoay đúng với tần số cần tìm. Các mạch IF được điều chỉnh theo tần số trung gian cố định (455kHz đối với các máy thu quảng bá), các mạch RF điều chỉnh theo tần số tín hiệu và mạch LO điều chỉnh theo tần số bằng tần số tín hiệu + tần số IF. Việc duy trì độ chênh lệch giữa tần số LO và tần số tín hiệu bằng với IF đối với tất cả các thiết lập dò đài được gọi là *đồng chỉnh* [tracking]. Khái niệm đồng chỉnh như thể hiện ở hình 5.41.



Hình 5.41: đồng chỉnh máy thu đổi tần.

Trình tự các bước cân chỉnh và đồng chỉnh máy thu thông tin và máy thu quảng bá như sau.

1. Nối máy phát tín hiệu đến đầu vào của máy thu và mắc đồng hồ đo công suất âm tần vào đầu ra của máy thu. Giữ AGC ở trạng thái ngắt [off] và điều chỉnh âm lượng ở mức thuận lợi nhất.
2. Cung cấp tín hiệu IF (30% độ điều chế bởi tín hiệu âm tần 400Hz) tại đầu vào của tầng trộn.
3. Điều chỉnh tụ xoay [trimmer] IF cuối cùng để cho tín hiệu ra lớn nhất. Nếu cả hai phía thứ cấp và sơ cấp đều là các mạch điều hướng, thì điều chỉnh phía thứ cấp trước và sau đó điều chỉnh phía sơ cấp. Tiếp tục về phía sau, điều chỉnh các trimmer trung tần (IFTs) lần lượt để cho mức tín hiệu ra lớn nhất. Nếu cần, giảm tín hiệu vào để giữ mức tín hiệu ở mức 50mW đối với các máy thu thông tin và 500mW đối với các máy thu quảng bá. Khi tất cả các trimmer trung tần (IFT) đã được điều chỉnh, thì hãy kiểm tra lại bắt đầu từ trimmer trung tần cuối cùng.
4. Bây giờ cung cấp tín hiệu 1MHz (đã được điều chế ở mức 400Hz) giữa đầu antenna và điểm đất. Điều chỉnh máy thu ở băng sóng trung ở tần số 1MHz bằng cách điều chỉnh dò đài để có mức tín hiệu ra lớn nhất nhận được ở đồng hồ đo công suất âm tần. Điều chỉnh mức tín hiệu ra đến trị số chuẩn (50mW hoặc 500mW) bằng cách điều chỉnh mức tín hiệu ra của máy phát tín hiệu).
5. Điều chỉnh các trimmer của các mạch điều hướng của các bộ khuếch đại RF dần dần, bắt đầu từ đầu vào của tầng trộn và tiếp tục về phía sau đến tầng antenna, để cho mức tín hiệu ra lớn nhất theo mức tín hiệu vào nhỏ nhất từ máy phát tín hiệu. Trong suốt quá trình điều chỉnh này, trimmer của mạch LO và tụ đồng chỉnh là giữ ở vị trí chính giữa. (tụ đồng chỉnh [padder] là một tụ lớn mắc nối tiếp giữa trimmer của mạch LO như ở mạch hình 5.42).
6. Thiết lập tần số 1500kHz ở máy phát tín hiệu và điều chỉnh máy thu đến tần số đó. Không làm thay đổi việc điều chỉnh các mạch điều



Hình 5.42: Mạch điều hướng của bộ dao động nội (LO).

hường của bộ khuếch đại RF, để điều chỉnh mạch dao động nội. Tại phía tần số cao của băng sóng trung, tụ điều hưởng của bộ dao động nội sẽ gần với giá trị nhỏ nhất. Do vậy tụ đồng chỉnh sẽ không có tác dụng. Điều chỉnh trimmer để cho mức tín hiệu ra lớn nhất.

7. Điều chỉnh máy phát tín hiệu để cho 600kHz (phía tần số thấp của băng sóng trung ở máy thu). Điều chỉnh máy thu. Ở mức tần số này, tụ điều hưởng của mạch LO sẽ có trị số lớn nhất. Lúc này tụ đồng chỉnh [padder] sẽ có tác dụng và trimmer sẽ không ảnh hưởng. Điều chỉnh tụ đồng chỉnh để cho tín hiệu ra lớn nhất.

8. Lặp lại các bước 6 và 7 để điều chỉnh tinh hơn.

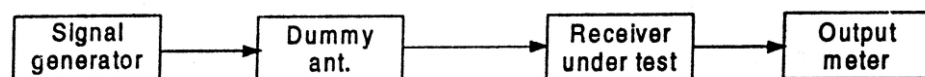
Lúc này thiết bị đã được đồng chỉnh đúng theo ba tần số và vì vậy sai lệch đồng chỉnh là nhỏ nhất.

5.4.12 ĐO CÁC THÔNG SỐ CỦA MÁY THU

Các máy thu đôi tần sẽ được đánh giá bằng cách đo độ nhạy, độ chọn lọc, tỷ lệ triệt ảnh và tỷ số triệt trung tần. Trình tự đo các thông số trên như sau.

a) Phép đo độ nhạy [sensitivity]

- **Độ nhạy thuần (đối với các máy thu AM)** Thiết lập phép đo độ nhạy máy thu như ở hình 5.43. Ăng-ten giả lập được sử dụng để tái tạo ăng-ten thực, để tính mức suy hao trong ăng-ten khi sử dụng máy thu.



Hình 5.43: Thiết lập phép đo độ nhạy máy thu.

Máy phát tín hiệu thiết lập ở mức tần số thích hợp, và được điều chế tại tần số 400Hz (độ điều chế 30%). Điều chỉnh máy thu để thu tín hiệu. Điều khiển âm lượng giữ ở mức lớn nhất và ngắt mạch AGC. Điều chỉnh mức tín hiệu ra của máy phát tín hiệu để có mức ra tiêu chuẩn (50mW không méo). Mức điện áp ra của máy phát tín hiệu sẽ cho giá trị đo độ nhạy thuần của máy thu. Đối với các máy thu quảng bá độ nhạy vào khoảng 30 μ V, và 2 μ V đối với các máy thu thông tin cấp cao.

- **Độ nhạy đối với tỷ số tín hiệu trên tạp âm là 20dB (cho các máy thu AM)** Thay cho phép đo độ nhạy thuần, là phép đo độ nhạy theo tỷ số tín hiệu trên tạp âm ở mức 20dB. Mức tạp âm đọc trên đồng hồ mắc ở đầu ra khi không điều chế, và tiếp theo đặt tín hiệu đã được điều chế và các mức của nó tại đầu ra của máy tạo tín hiệu sẽ được điều chỉnh để có 20dB tăng lên trên mức ra tạp âm của máy thu. Đây là mức ra mới của máy phát tín hiệu sẽ cho độ nhạy đối với tỷ số tín hiệu trên tạp âm. Độ nhạy này là hữu ích hơn so với độ nhạy thuần trong các phép đo tín hiệu RF nhỏ nhất yêu cầu bởi máy thu thực hiện chỉ một chương trình tai người có thể nghe rõ mà không có nhiễu.

- **Độ nhạy tĩnh (cho các máy thu FM)** Khi đưa tín hiệu chưa được điều chế đến máy thu FM thông qua một ăng-ten giả lập, thì tạp âm ở tín hiệu ra của máy thu sẽ được giảm xuống trong khi mức tín hiệu vào RF tăng lên. Độ nhạy tĩnh là được xác định theo mức tín hiệu vào RF sẽ suy giảm 20dB ở mức ra tạp âm của máy thu. Độ nhạy tĩnh được đo bằng cách giữ mức ra tạp âm tại mức 1V hay 0,1V nhờ điều chỉnh volume khi không có tín hiệu RF và tiếp theo đo độ nhạy tĩnh sau khi áp đặt tín hiệu RF chưa được điều chế, điều chỉnh mức RF cho đến khi mức ra tạp âm thấp hơn 20dB.

- **Độ nhạy SINAD (đối với các máy thu FM)** Thuật ngữ SINAD có nghĩa là tín hiệu cộng tạp âm cộng độ méo. Trong các máy thu FM, việc thu hiệu quả sẽ triệt tạp âm khi tín hiệu mạnh hơn tạp âm 3dB. Tuy nhiên, méo dạng có trong tín hiệu không được khử. Do đó độ nhạy SINAD là hữu ích hơn, và sẽ được đo như sau.

Tín hiệu ra của máy phát tín hiệu RF giữ ở mức 1mV. Công suất ra khi được đo bởi máy phân tích độ méo sẽ được duy trì tại giá trị định mức vào khoảng 5W bằng cách điều chỉnh âm lượng. Giảm công suất đến mức âm lượng 50% (tức vào khoảng 2,5W) bằng cách giảm tín hiệu ra của máy phát tín hiệu (không thay đổi điều chỉnh âm lượng). Tiếp theo, tần số âm tần cơ bản sẽ được lọc ở máy phân tích độ méo dạng và tạp âm còn lại cộng với độ méo dạng là được ghi nhận. Sau đó giảm tín hiệu ra của máy phát tín hiệu đến mức giảm 12dB ở giá trị tạp âm cộng với độ méo dạng. Mức ra của máy phát tín hiệu ở điều kiện đo sẽ cho độ nhạy SINAD 12dB.

b) Độ chọn lọc [Selectivity] là mức tín hiệu nhỏ nhất cần thiết để có mức tín hiệu ra chuẩn thể hiện tại tần số mà thiết bị đã được điều hưởng. Sau đó thay đổi tần số của tín hiệu từ tần số cộng hưởng trung tâm và tần số của tín hiệu ra của máy tạo tín hiệu sẽ được tăng dần giữ tín hiệu ra của máy thu như khi máy thu đã được đặt ở tần số trung tâm. Đặc tuyến thể hiện ở hình 5.44, nhận được từ đặc tuyến độ rộng băng tần.

c) Độ loại trừ tần số ảnh Độ nhạy được thể hiện đối với tần số yêu cầu và đối với tần số ảnh, khi giữ máy thu điều hưởng đến chỉ với tần số yêu cầu. Tín hiệu ra lớn hơn của máy tạo tín hiệu cần phải có đối với tần số ảnh. Tỷ số giữa hai tín hiệu ra của máy tạo tín hiệu đối với cùng tín hiệu ra ở máy thu sẽ cho độ loại trừ tần số ảnh, có thể tính theo dB.

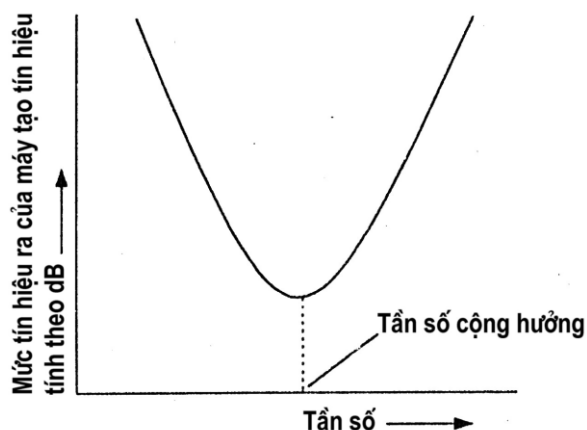
d) Tỷ số khử trung tần (IF) Máy thu sẽ được điều hưởng ở kênh yêu cầu từ máy tạo tín hiệu và ghi nhận mức chỉ thị của độ chọn lọc tuyệt đối. Tiếp theo điều chỉnh máy tạo tín hiệu đến tần số trung tâm quy định mà không nhiễu loạn tần số máy thu. Tăng dần tín hiệu từ đầu ra của máy tạo tín hiệu để có tín hiệu ra chuẩn ở máy thu. Tỷ số của hai số chỉ thị của máy tạo tín hiệu phát ra sẽ cho tỷ số khử IF thường được biểu hiện theo dB.

Tóm lại, tín hiệu băng gốc có thể được truyền với khoảng cách xa nhờ sóng mang tần số cao (RF) và ăng-ten bức xạ. Sóng mang được điều chế bởi tín hiệu băng gốc. Sự điều chế có thể là điều chế biên độ (DSB hay SSB) hoặc điều chế tần số.

Ở phía thu, ăng-ten cảm ứng sóng điện-từ truyền trong không gian truyền tín hiệu đến máy thu radio sử dụng nguyên lý đổi tần để cải thiện độ nhạy. Tín hiệu điều chế RF sẽ được biến đổi thành tín hiệu tần số trung tần (IF) bằng quá trình đổi tần sử dụng tầng trộn tần và mạch điều hưởng IF. Tín hiệu trung tần sẽ được khuếch đại và cung cấp đến mạch tách sóng để khôi phục tín hiệu băng gốc trước khi điều chế. Các kiểu tách sóng khác nhau sẽ được sử dụng cho các kiểu điều chế khác nhau (DSB, SSB, FM). Tín hiệu sau tách sóng sẽ được khuếch đại hoặc biến đổi thành thông tin ban đầu.

Bên cạnh các cấu kiện điện tử bị hở mạch, ngắn mạch hoặc rò, các sai hỏng thông thường khác có ở các hệ thống thông tin radio là các trimmer hay lõi bị sai lệch dẫn đến điều hưởng sai hay cân chỉnh sai. Thực hiện cân chỉnh máy thu nhờ máy tạo tín hiệu.

Đo các thông số máy thu như độ nhạy, độ chọn lọc, tỷ số loại bỏ tần số ảnh và tỷ số loại bỏ tín hiệu trung tần (IF) cần phải có máy tạo tín hiệu sử dụng điều chế 30% ở tần số âm tần 400Hz đối với AM và tần số 22,5kHz đối với FM.



Hình 5.44: đặc tuyến đo độ chọn lọc.

TÀI LIỆU THAM KHẢO

- [1] R G Gupta. *Electronic Instruments and Systems*, Tata McGraw-Hill Company Limited, 2001.
- [2] Vũ Quý Điềm. *Đo lường điện tử*, KHKT, 2002.
- [3] Phạm Thượng Hàn (chủ biên). *Kỹ thuật Đo lường các đại lượng vật lý*. NXB Giáo dục, 1997.
- [4] S K Singh. *Industrial Instrumentation and Control*. Tata McGraw-Hill Company Limited, 2003.
- [5] Clyde F. Coombs. Jr. *Electronic Instrument Handbook*. McGraw-Hill, Inc. 1995.
- [6] Joseph J. Carr. *Elements of Electronic Instrumentation and Measurement*, Prentice Hall Inc, 1996.
-

TRƯỜNG ĐẠI HỌC ĐÀ LẠT



KỸ THUẬT ĐO LƯỜNG
ĐIỆN – ĐIỆN TỬ

TS. Lưu Thế Vinh

MỤC LỤC

MỤC LỤC	2
Lời nói đầu	7
<i>Chương I: TỔNG QUAN VỀ KỸ THUẬT ĐO LƯỜNG</i>	8
§1. NHỮNG KHÁI NIỆM CƠ BẢN.....	8
1.1. Khái niệm về đo lường:	8
1.2. Đơn vị, hệ đơn vị đo lường.....	8
§2. PHƯƠNG PHÁP THIẾT BỊ ĐO.....	9
2.1. Hệ thống đo kiểu biến đổi thẳng.....	10
2.1.1. Véc tơ lượng vào và véc tơ lượng ra có cùng số chiều (n).....	11
2.1.2. Véc tơ lượng vào n chiều, véc tơ lượng ra 1 chiều.....	11
2.1.3. Véc tơ lượng vào n chiều, véc tơ lượng ra m chiều.....	11
2.2. Hệ thống đo kiểu so sánh.	11
2.2.1. Phương pháp so sánh cân bằng.....	12
2.2.2. . Phương pháp so sánh vi sai.....	12
2.2.3. Phương pháp mã hóa thời gian.....	12
2.2.4. Phương pháp mã hóa tần số xung.....	13
2.2.5. Phương pháp mã hóa số xung.....	13
2.2.6. Phương pháp mã hóa số xung ngược.....	14
2.2.7. Phương pháp đếm xung.....	14
2.2.8. Phương pháp trùng phùng.	15
§ 3. CHỈ THỊ KẾT QUẢ ĐO LƯỜNG.....	15
3.1. Chỉ thị dạng tương tự.....	16
3.2. Chỉ thị dạng số.....	17
3.3. Chỉ thị bằng đèn ống tia âm cực	22
3.3.1. Súng điện tử.	22
3.3.2. Hệ thống điều tiêu.....	22
3.3.3. Hệ thống lái tia điện tử.....	23
3.3.4. Màn huỳnh quang.....	24
3.3.5. Điều chỉnh độ chói.....	24
3.4. Chỉ thị bằng âm thanh và ánh sáng.....	24
3.5. Lưu trữ kết quả đo lường.	25
3.5.1. Ghi liên tục:.....	25
3.5.2. Ghi gián đoạn:.....	25
4. DỤNG CỤ ĐO ĐIỆN, SAI SỐ, CẤP CHÍNH XÁC	25
4.2. Sai số.	27
4.2.1. Sai số tuyệt đối:	27
4.2.2. Sai số tương đối:.....	27
4.3. Cấp chính xác của đồng hồ đo điện.....	27
4.4. Các cách tính sai số.....	28
4.4.1. Sai số của phép đo với các thang đo khác nhau:	28

4.4.2. Sai số tương đối của tổng 2 đại lượng.....	28
4.4.3. Sai số tương đối của tích 2 đại lượng.....	28
4.4.4. Sai số tương đối của một thương.....	28
ChươngII: ĐO CÁC ĐẠI LƯỢNG ĐIỆN.....	29
§ 1. KHÁI NIỆM CHUNG.....	29
§ 2. ĐỒNG HỒ ĐO ĐIỆN VẠN NĂNG.....	29
2.1. Các chỉ tiêu chất lượng của đồng hồ vạn năng.....	29
2.1.1. Độ nhạy γ	29
2.1.2. Cấp chính xác.....	30
2.1.3. Tính thẳng bằng.....	30
2.2. Mạch đo trong đồng hồ đo điện vạn năng.....	30
2.2.1. Mạch đo dòng điện một chiều.....	30
2.2.2. Mạch đo điện áp một chiều.....	33
2.3. Đo dòng điện và điện áp xoay chiều.....	35
2.4. Mạch đo điện trở.....	36
2.4.1. Ôm kế có điện trở đo mắc nối tiếp.....	36
2.4.2 Ôm kế có điện trở đo mắc song song.....	37
2.5. Thang đo đề xi ben.....	38
§ 3. ĐO ĐIỆN ÁP BẰNG CÁC VÔN MÉT TƯƠNG TỰ.....	38
3.1. Đặc tính chung.....	38
3.2. Các vôn mét điện tử đo điện áp một chiều.....	41
3.2.1. Vôn kế transistor tải emiter.....	41
3.2.2. Mạch vôn kế tải emiter thực tế.....	42
3.3. Kế đầu vào JFET.....	45
3.3.1. Ta có.....	46
3.3.2. Ở khoảng đo 10V, khi điện áp vào là 7,5V thì:.....	46
3.4.Vôn kế transistor khuếch đại.....	46
3.4.1.. Mạch vôn kế dùng khuếch đại vi sai.....	46
3.4.2. Mạch vôn kế dùng khuếch đại hồi tiếp.....	48
3.5.Vôn kế sử dụng mạch khuếch đại thuật toán (OP- AMP).....	50
3.5.1. Vôn kế dùng mạch khuếch đại lặp lại.....	50
3.5.2. Vôn kế khuếch đại trên OP-AMP.....	50
3.5.3. Vôn kế sử dụng mạch biến đổi điện áp thành dòng điện.....	52
3.6. Đo điện áp xoay chiều.....	52
3.6.1. Các mạch tách sóng đỉnh.....	53
3.6.3. Vôn kế tách sóng hiệu dụng.....	58
§ 4. ĐO ĐIỆN ÁP BẰNG CÁC VÔN MÉT SỐ.....	61
4.1. Khái niệm chung.....	61
4.2. Phương pháp biến đổi điện áp sang tần số.....	62
4.2.1. Nguyên tắc.....	62
4.2.2. Sơ đồ nguyên lý.....	62
4.2.3. Bộ biến đổi điện áp sang tần số (V/F).....	63
4.2.4. Phân tích khả năng chống nhiễu của sơ đồ.....	64

4.2.5. Đo điện áp 2 dấu nhờ bộ đếm lên xuống.....	65
4.3. Phương pháp biến đổi điện áp sang khoảng thời gian (V-T).	66
4.3.1. Phương pháp tạo hàm dốc.....	66
4.3.2. Phương pháp tích phân 2 sườn dốc (dual slope intergrator)	67
4.3.3. Phương pháp tạo hàm bậc thang.....	72
§ 5. BỘ ĐẾM ĐIỆN TỬ.	73
5.1. Hệ đếm nhị phân.....	73
5.2. Mã hóa các số thập phân.	74
5.3. Bộ đếm.	76
5.4. Bộ giải mã.	76
§ 6. ĐO CÔNG SUẤT VÀ ĐIỆN NĂNG.	78
6.1. Đo công suất điện một chiều.....	78
6.2. Đo công suất điện một pha. Woát mét điện động.....	78
6.3. Đo công suất điện 3 pha.	79
6.3.1. Mạch 3 pha 4 dây.....	79
6.3.2. Mạch 3 pha 3 dây.....	79
6.4. Đo điện năng.	80
6.4.1. Cơ cấu đo cảm ứng.....	80
6.4.2. Công tơ cảm ứng một pha.....	81
6.4.3. Đo điện năng trong mạch điện 3 pha.	82
6.5. Biến dòng và biến áp đo lường.	85
6.5.1. Khái niệm chung.	85
6.5.2. Biến dòng TI.	85
6.5.3. Biến áp đo lường TU.....	86
<i>Chương III: QUAN SÁT VÀ GHI DẠNG TÍN HIỆU</i>	88
1. DAO ĐỘNG KÝ ĐIỆN TỬ.....	88
§ 2. TẦNG KHUẾCH ĐẠI KÊNH Y.....	89
§ 3. HIỆN HÌNH DẠNG SÓNG.....	90
§ 4. BỘ TẠO GỐC THỜI GIAN.....	92
4.1. Bộ tạo dao động quét răng cưa.	92
4.2. Bộ tạo gốc thời gian tự động.	94
§ 5. DAO ĐỘNG KÝ NHIỀU KÊNH.....	96
§ 6. ĐẦU DÒ CỦA DAO ĐỘNG KÝ.....	98
6.1. Đầu dò 1:1.....	98
6.2. Đầu dò suy giảm.	99
6.3. Đầu dò chủ động (Active probe).....	100
§ 7. DAO ĐỘNG KÝ CÓ NHỚ.....	101
7.1. Dao động ký có nhớ dạng tương tự.	101
7.2. Dao động ký có nhớ dạng số.....	102
§ 8. DỤNG CỤ GHI BIỂU ĐỒ.....	102
8.1. Máy ghi biểu đồ trên băng kiểu điện kế.....	102
8.2. Máy ghi biểu đồ trên băng kiểu chiết áp.	104
8.3. Máy ghi biểu đồ trên băng dùng điện cực rắn.....	106

8.4. Máy ghi theo tọa độ xy.....	107
§ 9. KỸ THUẬT ĐO LƯỜNG BẰNG ĐẠO ĐỘNG KÝ.....	108
9.1. Đo biên độ, tần số và pha của điện áp tín hiệu.....	109
9.2. Đo các tham số xung.....	110
9.3. Phương pháp hình Lissajou.....	112
Chương IV: MÁY TẠO SÓNG ĐO LƯỜNG.....	115
§ 1. KHÁI NIỆM CHUNG.....	115
§ 2. MÁY TẠO SÓNG SIN TẦN THẤP LF.....	115
§ 3. MÁY TẠO HÀM.....	118
3.1. Tầng dao động chủ.....	118
3.2. Bộ tạo hàm sin.....	120
§ 4. MÁY PHÁT XUNG.....	122
4.1. Đa hài phiếm định.....	122
4.2. Đa hài đơn ổn.....	124
4.3. Bộ suy giảm và dịch mức DC lối ra.....	126
§ 5. MÁY TẠO TÍN HIỆU RF.....	126
5.1. Sơ đồ khối của máy tạo tín hiệu RF.....	126
5.2. Mạch dao động RF.....	127
5.3. Mạch điều biến biên độ và điều biến tần số.....	128
5.3.1. Điều biến biên độ.....	128
5.3.2. Điều biến tần số.....	129
5.4. Tải của máy tạo sóng.....	130
Chương V : ĐO CÁC ĐẠI LƯỢNG KHÔNG ĐIỆN.....	131
§ 1. KHÁI NIỆM CHUNG.....	131
§ 2. CHUYỂN ĐỔI CƠ ĐIỆN.....	132
2.1. Chuyển đổi điện trở R.....	132
2.1.1. Nguyên tắc.....	132
2.1.2. Cảm biến loại biến trở.....	132
2.1.3. Cảm biến điện trở biến dạng.....	133
2.2. Chuyển đổi điện cảm.....	134
2.2.1. Cảm biến kiểu điện cảm L.....	134
2.2.2. Cảm biến kiểu hồ cảm M.....	136
2.2.3. Cảm biến cảm ứng.....	136
2.3. Chuyển đổi điện dung.....	138
2.4. Chuyển đổi áp điện.....	141
§ 3. CHUYỂN ĐỔI NHIỆT ĐIỆN.....	142
3.1. Cặp nhiệt điện.....	142
3.2. Nhiệt điện trở.....	143
3.3. Cảm biến nhiệt dùng tiếp giáp P-N bán dẫn.....	144
§ 4 CHUYỂN ĐỔI HÓA ĐIỆN.....	145
4.1. Cảm biến điện trở dung dịch.....	145
4.2. Cảm biến suất điện động ganvanic.....	146
4.2.1. Khái niệm về độ pH.....	146

4.2.2.Điện thế điện cực.....	146
4.2.3.Cảm biến suất điện động Galoa.....	147
§ 5 . CHUYỂN ĐỔI QUANG ĐIỆN.....	148
5.1. Tế bào quang điện.	148
5.2. Quang trở.....	149
5.3. Pin quang điện.....	150
5.4. Photo diode.....	150
5.4.1.Chế độ photo-ganvanic (hình 5-24, b).....	151
5.4.2. Chế độ photo diode (hình 5-24, c).....	151
5.5. Photo transistor.....	152
TÀI LIỆU THAM KHẢO.....	154

LỜI NÓI ĐẦU

Giáo trình “*Kỹ thuật đo lường điện – điện tử*” nhằm cung cấp cho học sinh những kiến thức cơ bản về phương pháp và kỹ thuật đo lường các đại lượng vật lý; phương pháp và kỹ thuật xây dựng một hệ đo từ đơn giản đến phức tạp; xử lý kết quả đo lường; khảo sát và thiết kế các mạch đo điện, điện tử để đo các đại lượng điện; Các thiết bị quan sát và ghi dạng tín hiệu; Phương pháp đo các đại lượng không điện bằng phương pháp điện.

Tài liệu được chia làm 5 chương:

Chương 1. Tổng quan về kỹ thuật đo lường

Chương 2. Đo các đại lượng điện

Chương 3. Quan sát và ghi dạng tín hiệu

Chương 4. Máy tạo sóng đo lường.

Chương 5. Đo các đại lượng không điện

Yêu cầu đối với học sinh sau khi học xong học phần: “*kỹ thuật đo lường điện – điện tử*” phải biết sử dụng thành thạo các dụng cụ đo và thiết bị đo điện tử quan trọng nhất trong thực nghiệm vật lý. Có được kỹ năng phân tích và thiết kế các mạch đo đơn giản, từ đó có cơ sở để phân tích và thiết kế các mạch đo và các hệ thống đo lường phức tạp.

Giáo trình là tài liệu học tập và tham khảo cho sinh viên vật lý chuyên ngành vật lý kỹ thuật.

Đà Lạt 2002
TS. LƯU THẾ VINH

CHƯƠNG I: TỔNG QUAN VỀ KỸ THUẬT ĐO LƯỜNG

§1. NHỮNG KHÁI NIỆM CƠ BẢN

1.1. Khái niệm về đo lường:

Trong Vật lý học, các định luật vật lý phản ánh mối quan hệ mang tính quy luật giữa các hiện tượng của tự nhiên, chúng được biểu diễn bằng các công thức toán học thông qua các đại lượng vật lý.

Các đại lượng vật lý đặc trưng cho những tính chất khác nhau của các vật thể, cũng như các hiện tượng xảy ra theo thời gian. Việc đánh giá định lượng tính chất của các vật thể (đối tượng) nghiên cứu được thực hiện bằng cách đo các đại lượng vật lý.

Quá trình đo lường là một thực nghiệm vật lý, thực hiện phép so sánh đại lượng vật lý đó với một đại lượng cùng loại chọn làm đơn vị. Phép đo đôi khi chỉ là một thực nghiệm đơn giản, nhưng đôi khi hết sức phức tạp. Kết quả của phép đo luôn có thể biểu diễn dưới dạng một con số với đơn vị kèm theo. Phương trình của phép đo có thể viết dưới dạng (1.1)

$$A = \frac{X}{Y} \quad (1.1)$$

Trong đó: X - Đại lượng đo

Y - Đơn vị đo

A - Giá trị bằng số.

Hay : $X = A.Y$; Giá trị đại lượng đo sẽ bằng A lần đơn vị đo.

Như vậy ta có thể định nghĩa:

Đo một đại lượng vật lý là quá trình đánh giá định lượng đại lượng đo để có kết quả bằng số so với đơn vị.

1.2. Đơn vị, hệ đơn vị đo lường.

Để biểu diễn các đại lượng vật lý dưới dạng một con số, phải chọn “cỡ” cho nó, nghĩa là lượng hóa nó, ta phải chọn đơn vị đo. Về mặt nguyên tắc, theo (1.1) ta có thể chọn đơn vị là một lượng tùy ý. Tuy nhiên giá trị của nó phải phù hợp với thực tế và tiện lợi khi sử dụng.

Năm 1832, nhà toán học Đức K. Gauss đã chỉ ra rằng, nếu như chọn 3 đơn vị độc lập để đo chiều dài (L), khối lượng (M), thời gian (T) - thì trên cơ sở 3 đại lượng này nhờ các định luật vật lý, có thể thiết lập được đơn vị đo của tất cả các đại lượng vật lý. Tập hợp các đơn vị đo theo nguyên tắc Gauss đã đưa ra hợp thành hệ đơn vị đo.

Những đơn vị đo được chọn một cách độc lập và chúng thể hiện những tính chất cơ bản của thế giới vật chất (khối lượng, thời gian, độ dài,...) được gọi là những đơn vị cơ bản. Các đơn vị được thành lập trên cơ sở các đơn vị cơ bản nhờ các công thức biểu diễn các định luật vật lý được gọi là các đơn vị dẫn suất. Phần lớn các đơn

vị trong vật lý là đơn vị dẫn suất. Phương trình biểu diễn mối liên hệ giữa các đơn vị dẫn suất và các đơn vị cơ bản gọi là công thức thứ nguyên. Đơn vị của một đại lượng cơ bất kỳ có thể biểu diễn qua phương trình thứ nguyên (1.2)

$$\dim X = L^p M^q T^r \quad (1.2)$$

(dim = dimension)

Ví dụ, thứ nguyên của vận tốc được biểu diễn qua công thức $v = l/t$:

$$[v] = \frac{[l]}{[t]} = \frac{L}{T} = LT^{-1} \quad (1.3)$$

* Hệ SI (System International).

Năm 1960, Ủy ban quốc tế về đo lường đã chính thức thông qua hệ đơn vị quốc tế SI. Trong hệ SI có 7 đơn vị cơ bản, 2 đơn vị bổ trợ, 27 đơn vị dẫn suất

* Các đơn vị cơ bản là :

- Chiều dài : mét (m)
- Khối lượng : kilôgram (kg)
- Thời gian : giây (s)
- Nhiệt độ : độ kelvin (°K)
- Cường độ dòng điện : Ampe (A)
- Cường độ sáng : candela (nến) (Cd)
- Khối lượng phân tử gam : mol

* Hai đơn vị bổ trợ là:

- Đơn vị đo góc phẳng : radian (rad)
- Đơn vị đo góc khối : steradian (sr)

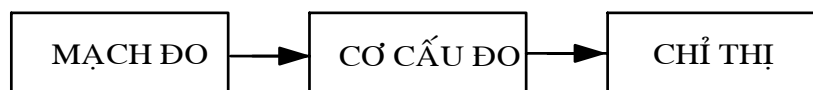
Ngoài hệ SI (còn gọi là hệ MKS hay hệ mét), các nước Anh, Mỹ và một số nước nói tiếng Anh dùng phổ biến hệ UK .

§2. PHƯƠNG PHÁP THIẾT BỊ ĐO

Đo lường là quá trình so sánh đại lượng đo với đơn vị. Phép đo phải thực hiện 3 thao tác chính:

- Biến đổi tín hiệu và tin tức
- So sánh đại lượng đo với đơn vị (hay với mẫu)
- Chỉ báo kết quả

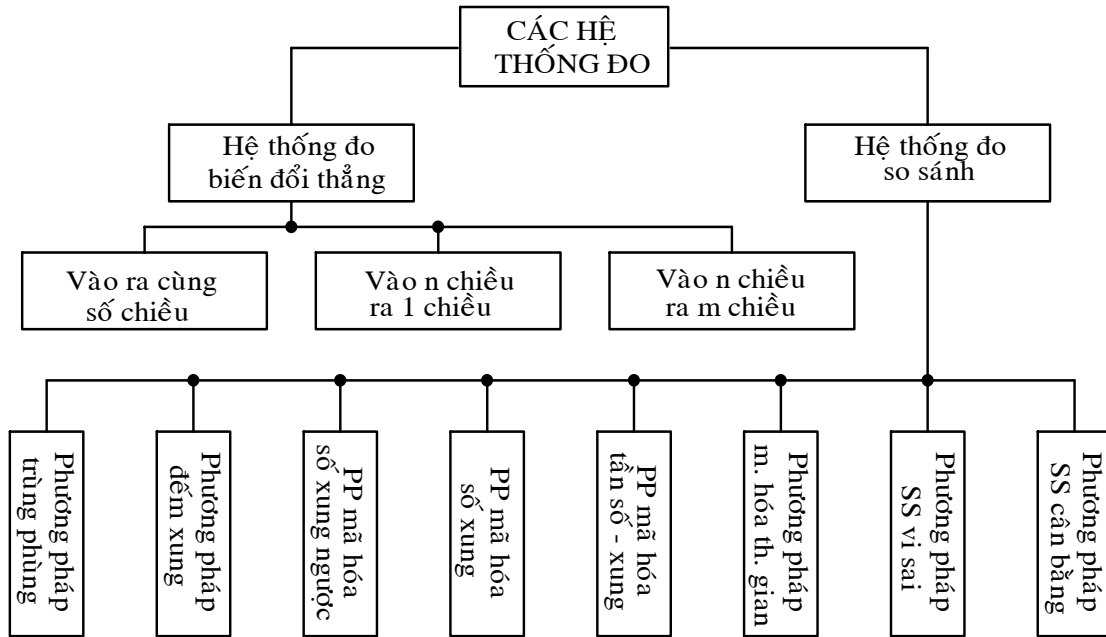
Thiết bị cho phép thực hiện quá trình so sánh đại lượng đo với đơn vị (hay với mẫu) gọi là dụng cụ đo. Sơ đồ cấu trúc của một dụng cụ đo bao gồm 3 khối chức năng cơ bản : mạch đo, cơ cấu đo và khối chỉ thị (hình 1-1).



Hình 1-1

Tùy thuộc vào yêu cầu kỹ thuật cũng như cách thức tổ chức các thiết bị đo mà ta có các phương pháp đo khác nhau. Để có kết quả bằng số so với đơn vị, thiết bị đo phải thực hiện một phép so sánh. Nếu việc so sánh với đơn vị thông qua quá trình

khắc độ thiết bị sẽ tạo nên hệ thống đo biến đổi thẳng. Nếu là so sánh với mẫu hay với đại lượng bù ta có hệ thống đo kiểu so sánh hay kiểu bù. Trên hình 1-2 là bảng



phân loại các hệ thống đo lường.

Hình 1-2. Các hệ thống đo lường cơ bản

Thiết bị đo là một hệ thống trong đó đại lượng đo là lượng vào, lượng ra là đại lượng chỉ thị trên thang độ (thiết bị đo Analog - loại tác động liên tục) hoặc một con số kèm đơn vị đo (thiết bị đo Digital - loại chỉ thị số).

2.1. Hệ thống đo kiểu biến đổi thẳng.

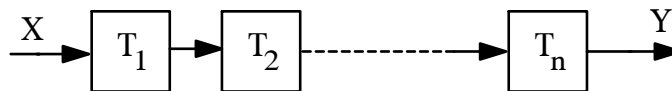
Hệ thống đo biến đổi thẳng thực hiện theo nguyên tắc (1.4)

$$Y = SX \tag{1.4}$$

Ở đây, X là lượng vào, qua các khâu biến đổi trung gian thành đại lượng ra Y, còn S là toán tử thể hiện cấu trúc của thiết bị đo. Nếu các khâu biến đổi là nối tiếp, ta có thể biểu diễn (1.4) thành:

$$Y = T_n \cdot T_{n-1} \dots T_1 \cdot X \tag{1.5}$$

Trong đó: $T_n \dots T_1$ là hàm truyền đạt của từng khâu biến đổi (hình 1-3).



Hình 1-3

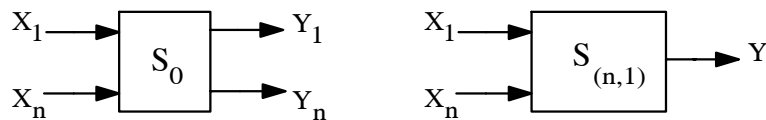
Căn cứ vào véc tơ lượng vào và véc tơ lượng ra ta có các hệ thống sau :

2.1.1. Véc tơ lượng vào và véc tơ lượng ra có cùng số chiều (n).

Các kênh biến đổi không liên quan nhau (ma trận biến đổi S là chéo), ta có hệ thống đo kênh biến đổi độc lập (hình 1-4).

2.1.2. Véc tơ lượng vào n chiều, véc tơ lượng ra 1 chiều.

Hệ thống này cho phép xác định một đại lượng có liên quan tới nhiều đại lượng vào theo một quan hệ xác định, ta có hệ thống đo kiểu gián tiếp (hình 1-5).

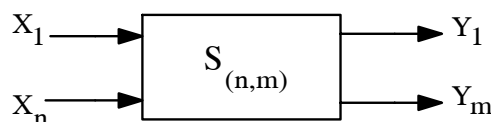


Hình

Hình

2.1.3. Véc tơ lượng vào n chiều, véc tơ lượng ra m chiều.

Hệ thống đo là một mô hình giải một hệ phương trình. Ta có hệ thống đo hợp bộ (hình 1-6). Trong hệ thống này kết quả đo sẽ được đưa ra cùng một lúc với nhau khi giải hệ phương trình trên.



Hình

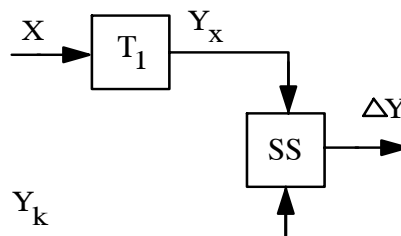
2.2. Hệ thống đo kiểu so sánh.

Trong hệ thống đo kiểu so sánh, đại lượng đo X được biến đổi thành đại lượng trung gian Y_X qua một phép biến đổi T:

$$Y_X = T.X$$

Sau đó Y_X được so sánh với đại bù Y_K thực hiện thông qua một mạch trừ (hình 1-7):

$$Y_X - Y_K = \Delta Y$$



Hình 1-7

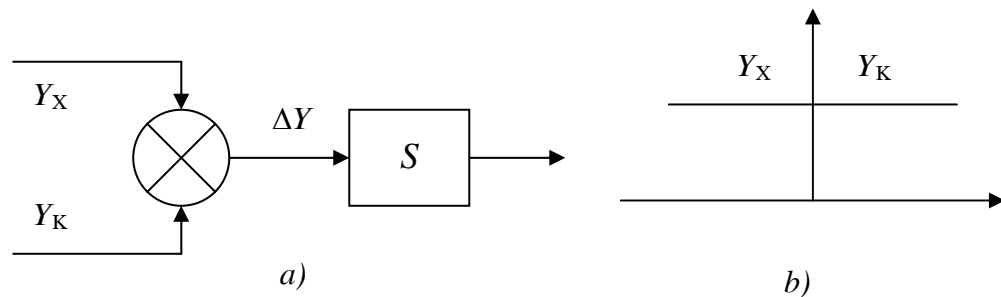
Căn cứ vào cách thực hiện thao tác so sánh, ta có các phương pháp đo khác nhau:

- Phương pháp so sánh cân bằng

- Phương pháp so sánh vi sai
- Phương pháp mã hóa thời gian
- Phương pháp mã hóa tần số xung
- Phương pháp mã hóa số xung
- Phương pháp mã hóa số xung ngược
- Phương pháp đếm xung
- Phương pháp trùng phùng.

2.2.1 Phương pháp so sánh cân bằng.

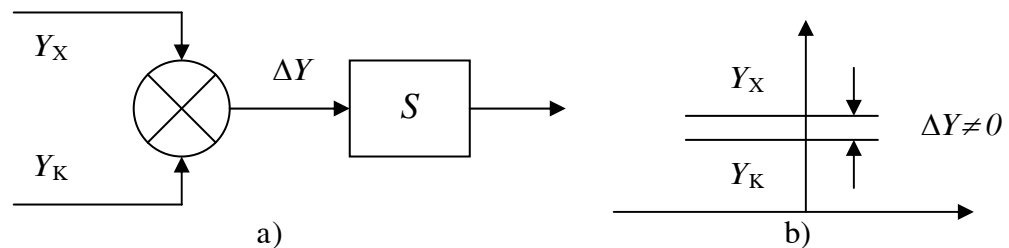
Trong phương pháp này, đại lượng vào so sánh $Y_X = \text{const}$, đại lượng bù $Y_K = \text{const}$. Phép so sánh thực hiện $\Delta Y = Y_X - Y_K = 0$, và $Y_X = Y_K$ (hình 1-8).



Hình 1-8

2.2.2. . Phương pháp so sánh vi sai.

Trong phương pháp này, đại lượng vào so sánh $Y_X = \text{const}$, đại lượng bù $Y_K = \text{const}$. Độ sai khác giữa 2 đại lượng rất nhỏ nhưng $\Delta Y = Y_X - Y_K \neq 0$ (hình 1-9).



Hình 1-9

2.2.3. Phương pháp mã hóa thời gian.

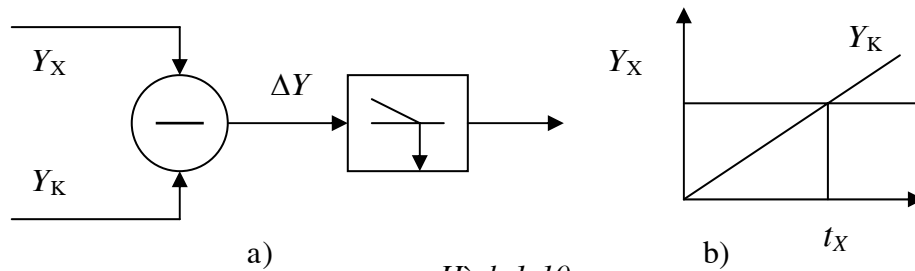
Trong phương pháp này thì $Y_x = \text{const}$, còn đại lượng bù Y_k là một lượng tỉ lệ với thời gian: $Y_k = Y_{0t}$.

Tại thời điểm t_x xảy ra cân bằng : $Y_k = Y_{0t_x} = Y_x$.

$$t_x = \frac{Y_x}{Y_0} \tag{1-6}$$

Như vậy đại lượng đo Y_x đã được biến ra khoảng thời gian t_x . Phép so sánh thực hiện một bộ ngưỡng (hình 1-10):

$$\Delta Y = \text{Sign}(Y_x - Y_K) = \begin{cases} 1 & \text{khi } Y_x - Y_K > 0 \\ 0 & \text{khi } Y_x - Y_K \leq 0 \end{cases} \tag{1-7}$$



Hình 1-10

2.2.4. Phương pháp mã hóa tần số xung.

Trong phương pháp này đại lượng Y_x tỉ lệ với thời gian và lượng vào X : $Y_x = X t$, còn đại lượng bù $Y_K = Y_0 = \text{const}$.

Ngưỡng so sánh:

$$\Delta Y = \text{Sign}(Y_x - Y_K).$$

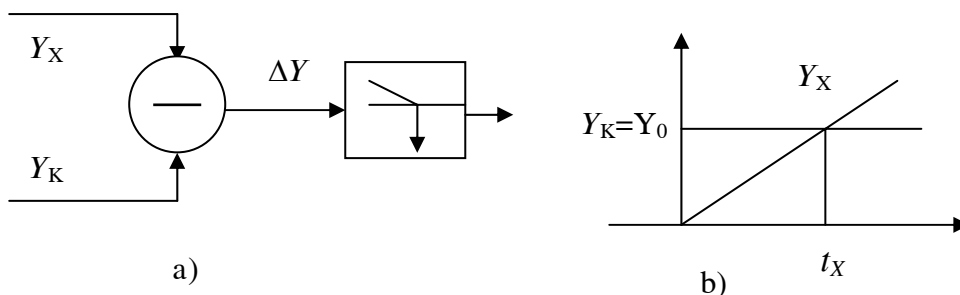
Lúc cân bằng ta có: $Y_K = X t_x$

$$t_x = \frac{Y_K}{X},$$

Hay

$$f_x = \frac{1}{t_x} = \frac{X}{Y_K} \tag{1-8}$$

Như vậy đại lượng đo X được biến đổi ra tần số f_x (hình 1-11)



Hình 1-11

2.2.5. Phương pháp mã hóa số xung.

Trong phương pháp này đại lượng $Y_x = \text{const}$, còn đại lượng bù Y_K là một hàm bậc thang đều:

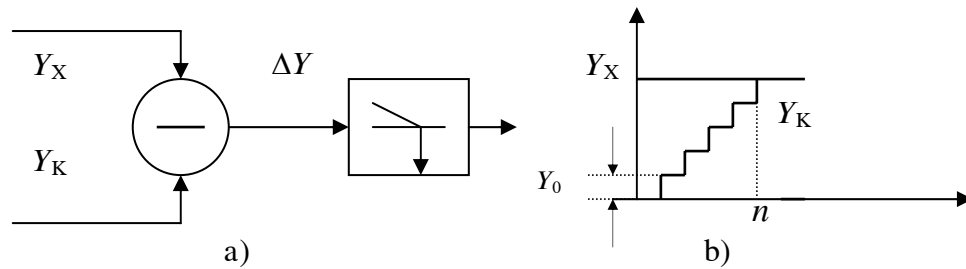
$$Y_K = Y_0 \sum_0^n 1(t - i\tau) \quad (1-9)$$

Ngưỡng so sánh cũng có dạng:

$$\Delta Y = \text{Sign}(Y_X - Y_K). \quad (1-10)$$

Y_X và Y_K sẽ cân bằng nhau sau n xung bước nhảy (H. 1-12):

$$n = \frac{Y_X}{Y_0} \quad (1-11)$$



Hình 1-12

2.2.6. Phương pháp mã hóa số xung ngược.

Trong trường hợp này đại lượng bù $Y_K = \text{const}$, còn lượng vào so sánh được biến đổi thành một hàm bậc thang:

$$Y_X = Y_0 \sum_0^n 1(t - i\tau) \quad (1-12)$$

Ngưỡng so sánh:

$$\Delta Y = \text{Sign}(Y_X - Y_K).$$

Y_X và Y_K sẽ cân bằng nhau sau n xung bước nhảy:

$$n = \frac{Y_K}{Y_0} \quad (1-13)$$

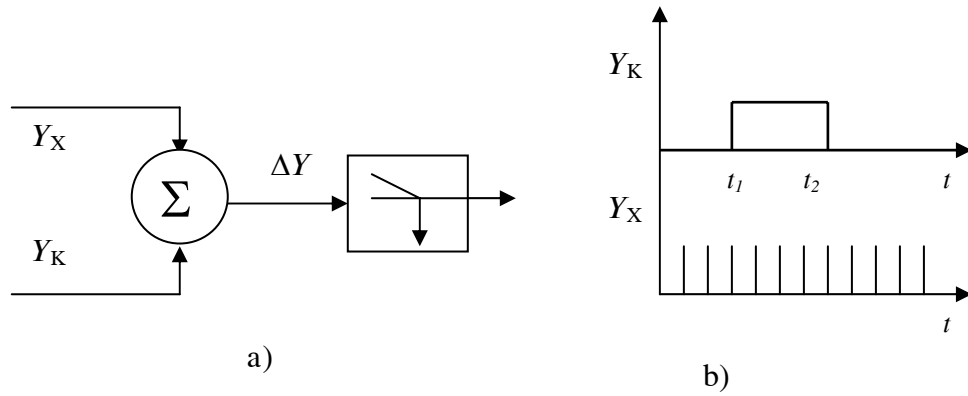
2.2.7. Phương pháp đếm xung

Trong phương pháp này đại lượng vào so sánh có dạng là một dãy xung hẹp:

$$Y_X = Y_0 \sum_0^n \delta(t - iT) \quad (1-14)$$

và $Y_K = Y_0 = \text{const}$ trong khoảng thời gian (t_1, t_2) . Bộ so sánh là một bộ ngưỡng tổng $\Delta Y = \text{Sign}(Y_X + Y_K)$, ta có phương pháp đếm xung hay phép so sánh khoảng thời gian (t_1, t_2) với khoảng thời gian T (H. 1-13).

$$n = \frac{t_2 - t_1}{T} \quad (1-15)$$



Hình 1-13

2.2.8. Phương pháp trùng phùng.

Phương pháp trùng phùng thường được dùng để đo các khoảng thời gian nhỏ, hoặc các khoảng di chuyển nhỏ. Trong phương pháp này đại lượng vào so sánh là một dãy xung hẹp:

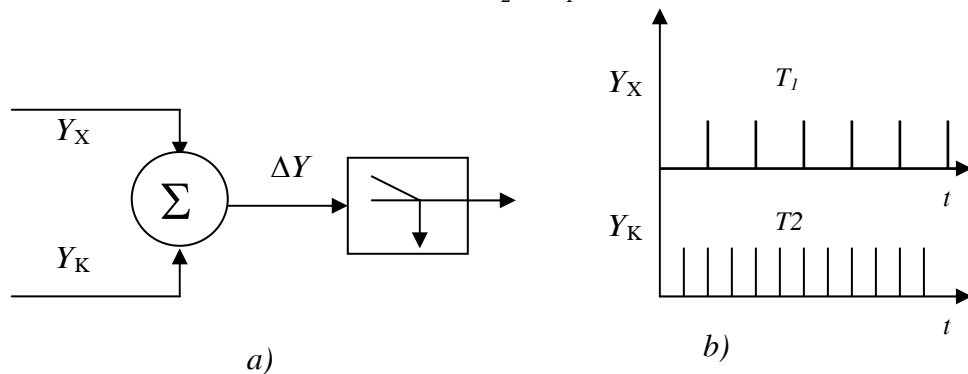
$$Y_X = Y_0 \sum_0^n \delta(t - iT_1) \tag{1-16}$$

Đại lượng bù cũng có dạng là một dãy xung hẹp:

$$Y_K = Y_0 \sum_0^n \delta(t - iT_2) \tag{1-17}$$

Bộ so sánh là một bộ ngưỡng tổng $\Delta Y = \text{sign}(Y_X + Y_K)$ (hình 1-14). Thời gian lặp lại trùng phùng được xác định từ hệ thức:

$$T = \frac{T_1 T_2}{T_2 - T_1} \tag{1-18}$$



Hình 1-14

§ 3. CHỈ THỊ KẾT QUẢ ĐO LƯỜNG

Kết quả đo lường được thể hiện trên bộ phận chỉ thị của dụng cụ đo. Tùy thuộc vào cơ cấu đo và nguyên lý tác dụng của thiết bị đo mà bộ phận chỉ thị được thể hiện dưới dạng tương tự hoặc dạng số.

3.1. Chỉ thị dạng tương tự.

Các dụng cụ đo tương tự thường biểu diễn giá trị của đại lượng đo theo góc lệch của kim chỉ thị trên thang độ. Việc khắc độ thang đo của dụng cụ phụ thuộc vào cơ cấu đo (xem bảng 1-1) và phương trình đặc tính của thang đo tương ứng. Thang độ là đều nếu hàm truyền đạt thể hiện đặc tính của thang đo là tuyến tính (đối với hầu hết các thang độ đo điện áp, đo dòng điện), và thang độ không đều nếu hàm truyền đạt là phi tuyến (chẳng hạn thang độ đo điện trở). Hiện nay trong các dụng cụ đo cơ điện thì cơ cấu đo từ điện được dùng phổ biến do những ưu điểm nổi bật về độ nhạy và độ chính xác cao; thang đo đều và tiêu thụ năng lượng ít. Cơ cấu từ điện được dùng trong các cầu đo, trong các điện thế kế chỉ thị không. Kết hợp với các mạch chỉnh lưu và các mạch điện tử hỗ trợ cơ cấu từ điện được dùng như một cơ cấu chỉ thị vạn năng.

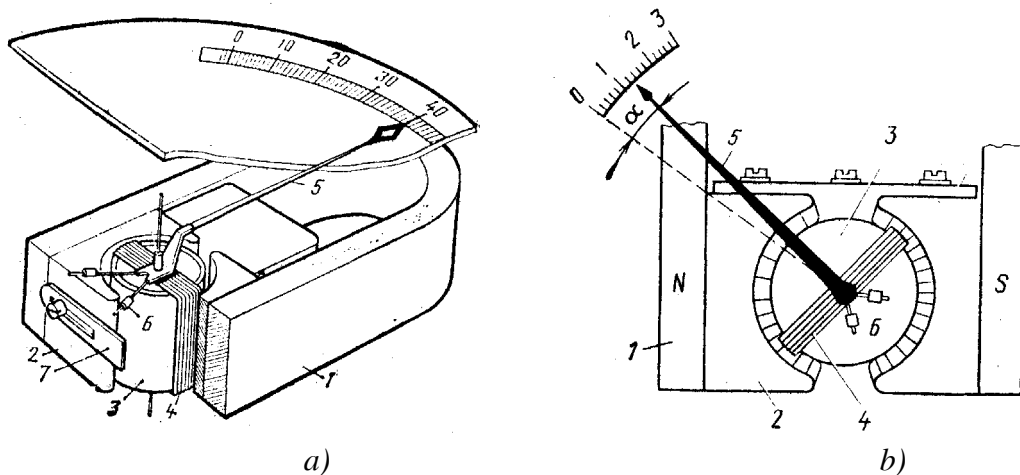
Sơ đồ cấu trúc của một cơ cấu đo từ điện được trình bày trên hình 1-15 a, b. Cấu tạo của cơ cấu đo được hình thành từ các chi tiết chính sau:

- Nam châm vĩnh cửu 1 với cực từ 2 tạo ra một khe từ hình trụ;
- Khung dây 4 quấn trên lõi sắt non 3;
- Kim chỉ thị 5 gắn chặt với trục của khung dây có đối trọng 6;
- Sun từ 7 để điều chỉnh mạch từ.

Khi khung dây có dòng điện chạy qua, dưới tác dụng của từ trường trong khe lên dòng điện trong khung sẽ phát sinh lực từ F và hình thành mômen quay:

$$M = BSWI \quad (1-19)$$

Trong đó B – độ lớn cảm ứng từ trong khe; S – diện tích khung dây; W – số vòng dây; I – cường độ dòng điện chạy trong khung dây.



Hình 1-15. Cơ cấu đo từ điện.

1 – Nam châm vĩnh cửu; 2 – Cực từ; 3 – Lõi sắt non; 4 – Khung dây;
5 – Kim chỉ thị; 6 – Đối trọng; 7 – Sun từ.

Dưới tác dụng của mômen quay M khung dây có gắn trục quay và kim chỉ thị sẽ lệch đi một góc α (xem hình 1-15,b) được xác định từ hệ thức:

$$M = M_C = K \alpha$$

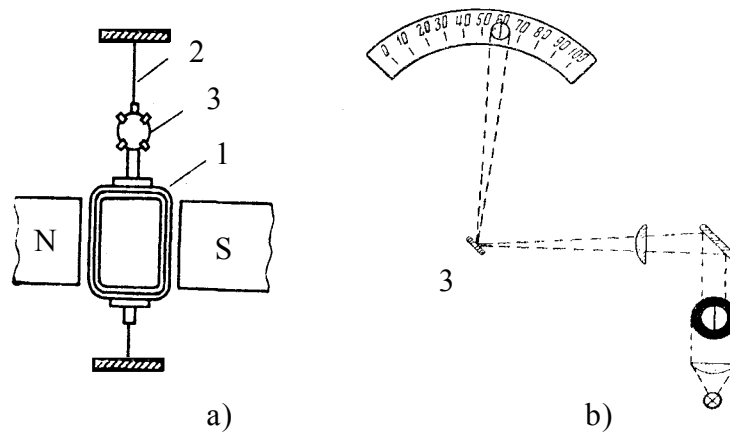
Trong đó M_C là mômen cản; K là hệ số phụ thuộc vào tính chất đàn hồi của lò xo xoắn. Mômen cản phụ thuộc tuyến tính vào góc lệch phần động. Khi cân bằng giữa mômen quay và mômen cản kim chỉ thị sẽ dừng lại ở vị trí góc lệch α :

$$K\alpha = BSWI \quad (1-20)$$

$$\text{Hay } \alpha = \frac{BSWI}{K} = GI \quad (1-21)$$

Trong đó G được gọi là độ nhạy của cơ cấu đo. Công thức (1-21) cho thấy góc lệch α tỉ lệ với dòng điện đi vào cơ cấu đo. Hàm truyền đạt của cơ cấu đo là tuyến tính, do đó dụng cụ sẽ có thang đo tuyến tính.

Trong các điện kế từ điện, để tăng độ nhạy và độ chính xác của phép đo, khung dây phần động 1 (xem hình 1-16, a) được gắn bằng dây treo 2, góc lệch phần động được chỉ thị trên thang độ bằng ánh sáng phản chiếu trên gương 3 gắn với dây treo nhờ một hệ thống quang học (hình 1-16, b).



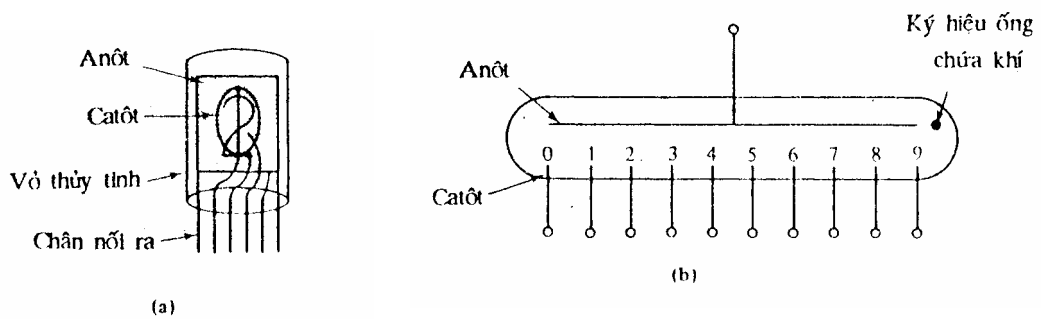
Hình 1-16. Chỉ thị bằng ánh sáng nhờ hệ thống quang học

3.2. Chỉ thị dạng số.

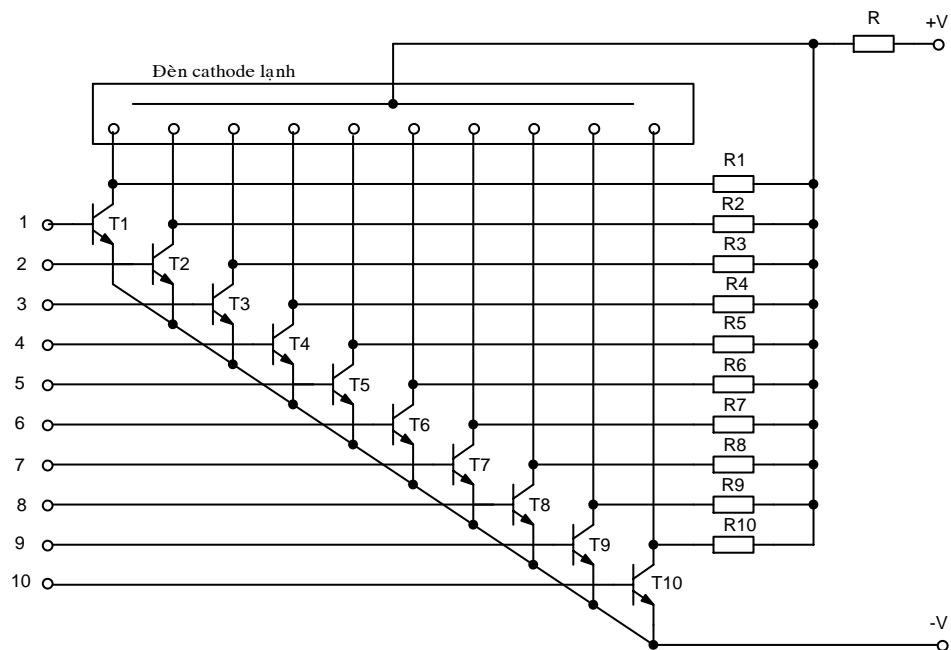
Để có thể dễ dàng đọc kết quả đo người ta đã sử dụng các bộ chỉ thị số để hiển thị kết quả đo lường. Có nhiều cách khác nhau để tổ chức bộ chỉ thị số:

- Chỉ thị số dạng cơ điện: dùng đèn neon hoặc đèn đốt tim để chiếu sáng một bảng panel có khắc các chữ số.

- Dùng đèn cathode lạnh. Trong đèn này chứa đầy khí neon, có 1 anode chung và 10 cathode riêng rẽ. Các cathode được uốn thành hình các chữ số ả rập từ 0 đến 9. Khi xuất hiện điện áp giữa anode và một cathode nào đó do bộ giải mã đưa tới thì sẽ xảy ra sự phóng điện giữa chúng và gây ra quá trình ion hóa do va chạm. Các nguyên tử bị ion hóa do mất electron nên tích điện dương và được điện trường gia tốc chuyển động về phía cathode, khi đập vào cathode chúng làm phát xạ ra các electron thứ cấp, các electron thứ cấp này lại tiếp tục gây ion hóa và tái hợp trở lại với các ion dương. Quá trình tái hợp giải phóng ra năng lượng dưới dạng ánh sáng và quanh cathode nào được kích hoạt sẽ sáng lên hiện hình chữ số tương ứng. Cấu tạo của một trong các loại đèn này như trên hình 1-17 và sơ đồ mạch chỉ thị bằng mạch bán dẫn chỉ ra trên hình 1-18.



Hình 1-17. Cấu tạo và ký hiệu đèn hiện số cathode lạnh



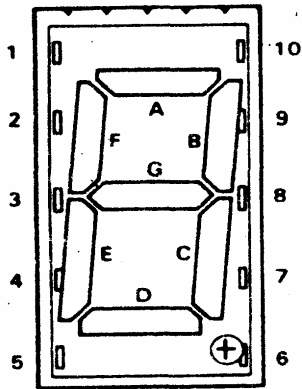
Hình 1-18. Mạch chỉ thị bằng đèn cathode lạnh

– Bộ chỉ thị số là một hệ thống các khe chiếu sáng. Mỗi chữ số được cấu tạo từ tổ hợp các khe. Thông thường hệ thống này gồm 7 hoặc 9 khe. Khi các bộ chỉ thị cần kích thước lớn thì các khe này được chiếu sáng nhờ các đèn đốt tim hoặc đèn neon (các bộ chỉ báo giờ và nhiệt độ tại các nơi công cộng, chỉ thị quang báo trên các bảng panel lớn, v.v...).

– Với các bộ chỉ thị vừa và nhỏ thường dùng các diode quang (LED) để chiếu sáng và thường được chế tạo công nghiệp dưới dạng thương phẩm. Chẳng hạn một số bộ chỉ thị số dùng các đèn LED 7 đoạn họ FND350, FND357, FND360, FND367 (hình 1-19, a).

– Để chỉ thị dấu (+) và dấu (-) dùng các đèn họ FND501, FND531, FND541, FND551, FND561(H. 1-19, b). Trên thị trường có cả loại đèn kép cho phép sử dụng để chỉ thị hai số trên một đèn như họ FND6710, FND6740 (H. 1-19,c).

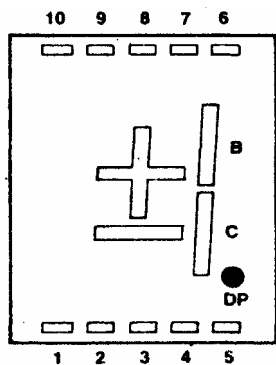
– Bộ chỉ thị số dùng đèn tinh thể lỏng (Liquid Crystal Display - LCD) 7 đoạn cũng bố trí tương tự như các bộ chỉ thị LED 7 đoạn. Ở đây mỗi đoạn được thay bằng một ô tinh thể lỏng. Mặt cắt của ô tinh thể lỏng kiểu hiệu ứng trường được minh họa trên hình 1-20, a. Tinh thể lỏng được đặt thành lớp giữa 2 bề mặt thủy tinh và các điện cực trong suốt kết tủa ở mặt trong. Một điện thế xoay chiều được áp vào giữa đoạn (đã phủ kim loại) cần hiển thị và mặt phản (Back Plane). Khi không có hiệu điện thế tác động thì đoạn phủ kim loại phản xạ ánh sáng tới, đồng thời do tinh thể lỏng trong suốt nên ánh sáng cũng phản xạ từ mặt phản làm đoạn bị hòa lẫn vào nền phản, ta chỉ thấy toàn mặt của bộ hiển thị một màu sáng bạc yếu.



a)

PIN FND350/357/360/367

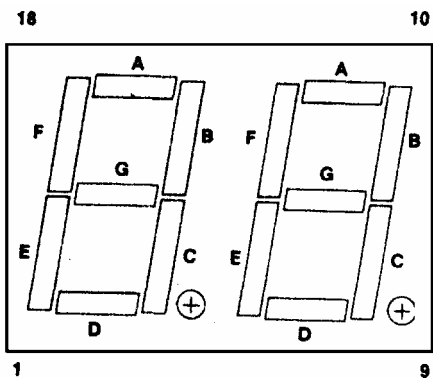
- 1 Common-Cathode
- 2 Segment F
- 3 Segment G
- 4 Segment E
- 5 Segment D
- 6 Common-Cathode
- 7 Decimal Point
- 8 Segment C
- 9 Segment B
- 10 Segment A



b)

PIN FND501/531/541/551/561

- 1 Minus
- 2 Cathode ±
- 3 Segment C
- 4 Cathode 1/DP
- 5 Decimal Point
- 6 Segment B
- 7 Cathode 1/DP
- 8 Cathode ±
- 9 Plus NC



c)

PIN PND6710

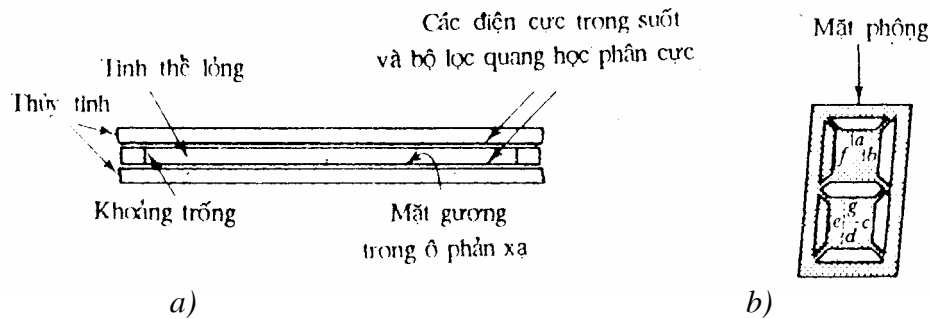
- 1 E Cath. Digit 1
- 2 D Cath. Digit 1
- 3 C Cath. Digit 1
- 4 DP Cath. Digit 1
- 5 E Cath. Digit 2
- 6 D Cath. Digit 2
- 7 G Cath. Digit 2
- 8 C Cath. Digit 2
- 9 DP Cath. Digit 2
- 10 B Cath. Digit 2
- 11 A Cath. Digit 2
- 12 F Cath. Digit 2
- 13 Digit 2 Anode
- 14 Digit 1 Anode
- 15 B Cath. Digit 1
- 16 A Cath. Digit 1
- 17 G Cath. Digit 1
- 18 F Cath..Digit 1

FND6740

- C Cath. Digit 1
- D Cath. Digit 1
- B Cath. Digit 1
- DP Cath. Digit 1
- E Cath. Digit 2
- D Cath. Digit 2
- G Cath. Digit 2
- C Cath. Digit 2
- DP Cath. Digit 2
- B Cath. Digit 2
- A Cath. Digit 2
- F Cath. Digit 2
- Digit 2 Anode
- Digit 1 Anode
- A Cath. Digit 1
- NC
- NC
- NC

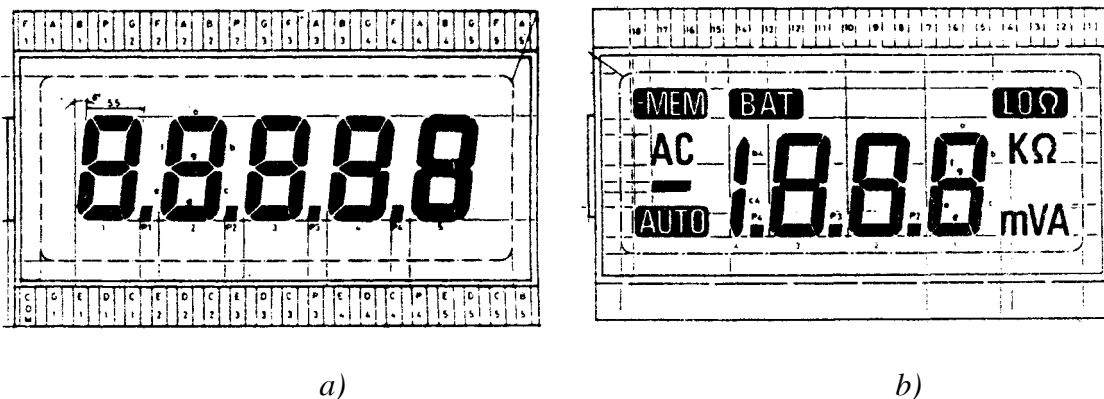
Hình 1-19. Một vài dạng đèn hiện số dùng diode quang

Khi có hiệu điện thế tác động, điện trường giữa đoạn và mặt phẳng làm thay đổi tính chất quang học của tinh thể (phá vỡ sự sắp xếp trật tự của các phân tử trong tinh thể) làm cho chất lỏng giữa đoạn và mặt phẳng không còn trong suốt nữa. Lúc này ánh sáng không phản xạ được từ mặt phẳng ở vùng tương ứng với đoạn, kết quả ô được kích hoạt trong bộ hiện số sẽ nổi (đen) lên trên nền phẳng của chúng.



Hình 1-20. Cấu tạo ô tinh thể lỏng và đèn hiện số 7 đoạn.

Vì các ô tinh thể lỏng chỉ là vật phản xạ hoặc truyền xạ chứ không phải vật phát ánh sáng nên chúng tiêu tốn rất ít năng lượng. Dòng toàn phần cho 4 bộ hiện số 7 đoạn nhỏ chỉ vào khoảng $300\mu A$, nhờ vậy mà bộ chỉ thị số dùng đèn tinh thể lỏng rất hữu ích trong các thiết bị đo lường kích thước nhỏ. Trên hình 1-21 là hình dạng và sơ đồ chân của vài loại mô đun LCD điển hình.

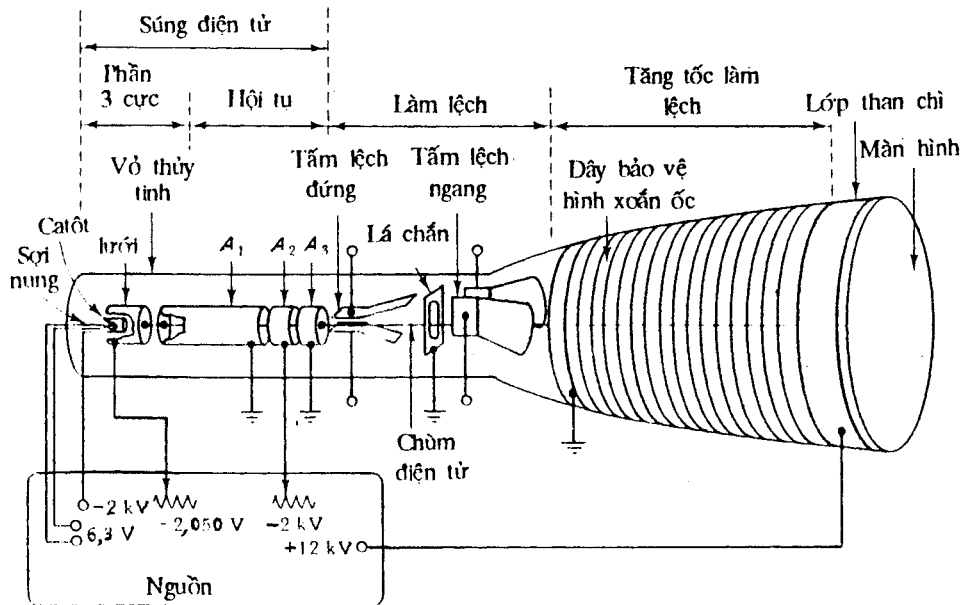


Hình 1-21

Thông thường các bộ chỉ thị dùng tinh thể lỏng sử dụng nguồn điện áp có dạng là các xung vuông tần số 60Hz, có biên độ đỉnh – đỉnh $V_{pp} = 3\div 8V$. Có loại LCD rất nhạy, có thể làm việc từ 1,5Vrms. Thời gian đóng mở tín hiệu điều khiển khoảng 300ms. Điện áp một chiều cao nhất cho phép là 100mV, nếu lớn hơn 100mV ở các điện cực trong suốt bằng bằng oxyt kẽm có thể bị khử và điện cực bị tối đi. Cũng như trong các đèn LED 7 đoạn, trong các bộ chỉ thị số dùng LCD một đầu ra của mỗi ô được nối chung, ở đây không phân biệt anode và cathode như trong LED; đầu ra chung được gọi là mặt phẳng (H. 1-20, b). Ngoài các LCD được điều khiển trực tiếp, mỗi đoạn của LCD được nối với mạch điều khiển (H. 1-21, a) còn có loại LCD được điều khiển theo phương pháp multiplex (H. 1-21, b).

3.3. Chỉ thị bằng đèn ống tia âm cực .

Trong các thiết bị quan sát và ghi dạng tín hiệu, bộ phận chỉ thị thường dùng đèn ống tia âm cực (CRT - Cathode Ray Tube). Nguyên lý hoạt động của CRT là dùng điện trường để điều khiển đường đi của một chùm electron được phóng ra từ súng điện tử và cho hướng lên màn huỳnh quang để vẽ dao động đồ của tín hiệu cần nghiên cứu. Trên hình 1-225 là sơ đồ nguyên lý của đèn ống tia âm cực CRT.



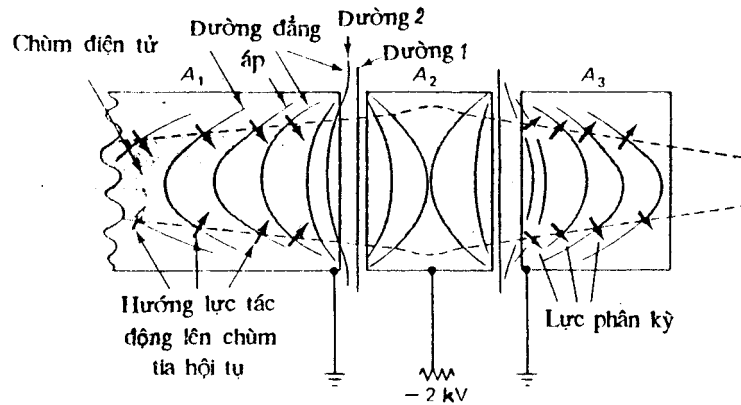
Hình 1-22. Nguyên lý cấu tạo của đèn ống tia âm cực (CRT)

3.3.1. Súng điện tử.

Súng điện tử có nhiệm vụ tạo ra một chùm tia điện tử nhỏ, có năng lượng cao bắn tới màn huỳnh quang để gây tác dụng phát sáng. Súng điện tử được cấu tạo từ catốt, lưới điều chế và các anốt. Catốt thường được làm từ niken được đốt nóng gián tiếp nhờ sợi đốt bằng nguồn xoay chiều 6,3V. Cực lưới cũng làm bằng niken có dạng hình trụ bao bọc lấy catốt. Nhờ điện áp phân cực trên catốt và các anốt mà chùm điện tử phát xạ từ catốt sau khi được điều tiết bởi lưới điều chế được tiêu tụ và gia tốc sẽ có đủ năng lượng và độ tụ cao phóng thẳng về màn huỳnh quang.

3.3.2. Hệ thống điều tiêu.

Các anốt A₁, A₂, A₃ tạo ra một hệ thống có tác dụng như một thấu kính điện tử. Chức năng của chúng là điều tiêu chùm tia điện tử từ catốt tới. Trên hình 1-23 chỉ ra các mức thế phân cực cho catốt, lưới và các anốt. Catốt A₁ tạo ra trường hội tụ và gia tốc sơ bộ chùm tia điện tử. Do A₁ và A₃ được giữ ở thế đất, trong khi thế A₂ điều chỉnh quanh -2kV, kết quả sự phân bố các đường đẳng thế giữa các anốt có dạng như trên hình 1-23.



Hình 1-23. Hình dạng phân bố điện thế giữa

Các electron khi đi qua A_1 như một chùm phân kỳ, khi cắt ngang các đường đẳng thế chúng chịu lực tác dụng của điện trường theo hướng vuông góc với các đường đẳng thế. Hình dạng các đường đẳng thế của A_1 tạo nên lực hội tụ, còn A_3 tạo ra lực phân kỳ đối với chùm electron (xem hình 1-23). Có thể thay đổi các lực này nhờ điều chỉnh thế phân cực cho A_2 , thế này điều chỉnh điểm điều tiêu của chùm nên A_2 đôi khi còn gọi là *vành hội tụ*.

3.3.3. Hệ thống lái tia điện tử.

Chùm tia electron từ súng điện tử phóng ra được điều khiển bởi hệ thống lái chùm tia trước khi đi tới màn huỳnh quang. Hệ thống bao gồm hai cặp phiến lái tia: cặp phiến lệch đứng và cặp phiến lệch ngang đặt vuông góc với nhau thường gọi tắt là cặp phiến YY và XX (hình 1-24).

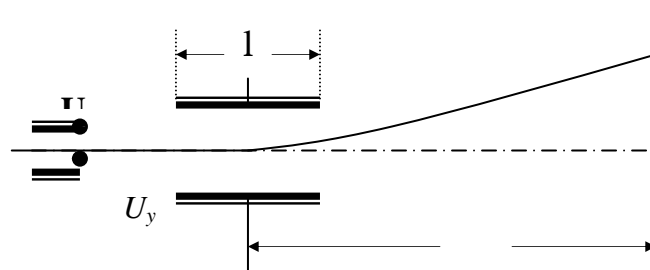
Nếu trên một cặp phiến lệch đặt một hiệu điện thế, thì giữa chúng sẽ tồn tại một điện trường. Khi electron bay vào vùng không gian giữa hai bản sẽ chịu tác dụng lực điện trường làm thay đổi quỹ đạo chuyển động. Độ lệch của điểm sáng do chùm tia điện tử tạo nên trên màn hình so với vị trí ban đầu phụ thuộc vào cường độ điện trường và thời gian bay của điện tử qua khoảng không gian giữa hai bản. Cường độ điện trường càng lớn cũng như thời gian bay của điện tử càng lâu thì độ lệch của quỹ đạo càng tăng. Cường độ điện trường tỷ lệ với điện áp U_y đặt vào cặp phiến lệch (hình 1-24), và tỷ lệ nghịch với khoảng cách d giữa hai phiến. Thời gian bay của điện tử qua khoảng giữa hai phiến tỷ lệ với độ dài l của phiến và tỷ lệ nghịch với tốc độ của điện tử, tốc độ của điện tử lại tỷ lệ với điện áp anốt A_2 . Như vậy tăng A_2 thì độ sáng trên màn hình tăng, nhưng đồng thời cũng làm giảm độ lệch của tia điện tử. Nói cách khác làm giảm độ nhạy của ống tia điện tử.

Từ hình vẽ ta thấy độ lệch của tia điện tử còn phụ thuộc vào L là khoảng cách từ điểm giữa của phiến lệch đến màn huỳnh quang. Như vậy, ta có quan hệ:

$$y = \frac{U_y l L}{2dU_{A_2}} = S U_y \tag{1-22}$$

trong đó $S = \frac{lL}{2dU_{A2}}$ được gọi là độ nhạy của CRT, nó bằng độ lệch của tia

sáng trên màn tính ra mm khi đặt trên phiên lệch một hiệu điện thế là 1vôn. Các CRT thông thường có độ nhạy từ $0,2 \div 1\text{mm/V}$.



Hình 1-24

3.3.4. Màn huỳnh quang.

Màn hình của CRT được tạo ra bằng cách mạ một lớp huỳnh quang bằng photpho ở mặt trong. Khi có điện tử bắn vào thì tại những điểm đó sẽ phát sáng huỳnh quang. Thời gian phát sáng có thể kéo dài trong vài miligiây, vài giây, thậm chí lâu hơn nữa. Tùy thuộc vào vật liệu mà ánh sáng huỳnh quang phát ra có thể có màu xanh lơ, đỏ, xanh lục hoặc màu trắng.

Photpho sử dụng ở màn hình là chất cách điện, nếu không có sự phát xạ thứ cấp, màn hình sẽ có thể âm khi các electron sơ cấp tích tụ lại, và chúng có thể lớn tới mức đẩy ngược chùm electron tới. Để triệt bỏ hiệu ứng này, trên thành cổ ống CRT được phủ một lớp than chì để thu gom và trung hòa các electron tích tụ (xem hình 1-22).

3.3.5. Điều chỉnh độ chói

Độ chói của hình ảnh tạo ra trên màn hình phụ thuộc vào mật độ số electron trong chùm tia tới. Để điều chỉnh mật độ electron người ta điều chỉnh điện áp lưới điều chế M. Mật độ độ chói còn phụ thuộc vào tốc độ của electron tới, nghĩa là chúng phải được gia tốc tới tốc độ khả dĩ cao nhất. Tuy nhiên nếu tốc độ của chùm electron quá cao thì tác dụng của điện áp làm lệch lên chùm tia sẽ giảm khi chúng đi qua hệ thống làm lệch, và độ nhạy lái tia sẽ kém. Do vậy người ta thường bố trí một hệ thống gia tốc sau làm lệch khi tia điện tử đã đi qua các tấm lái tia. Một dây xoắn ốc bằng chất có điện trở cao được cho kết nối bên trong phần loe của ống CRT. Điểm đầu nối đất còn đầu cuối có điện thế cao tới +12kV, nhờ vậy tạo ra một điện trường gia tốc liên tục chùm electron trước khi nó đập vào màn hình. Hệ thống này đôi khi còn gọi là cực hậu gia tốc.

3.4. Chỉ thị bằng âm thanh và ánh sáng.

Trong các thiết bị đo lường dùng chỉ thị bằng âm thanh thường sử dụng ống nghe vì đây là loại chỉ thị rất nhạy có thể phát hiện được các dòng điện có công suất

rất nhỏ đến micrôat hay điện áp rất thấp đến micrôvon. Ống nghe có độ nhạy cao ở phạm vi tần số hợp với tai nghe, tức vào khoảng 800 đến 1200 Hz nên dùng làm chỉ thị âm tần rất thích hợp. Đối với các máy đo chỉ thị cân bằng (chỉ thị 0) khi dùng ống nghe làm chỉ thị có thể đo đạc xác định các đại lượng rất nhanh. Các ống nghe dùng trong đo lường thường có điện trở cao và có cấu tạo để có độ nhạy cao với tần số vào khoảng 1000Hz.

Trong các thiết bị đo lường nhằm phát hiện và chỉ báo các mức ngưỡng áp dụng trong các hệ thống bảo vệ, thì việc sử dụng các tín hiệu âm thanh hoặc ánh sáng để chỉ thị là rất có ý nghĩa về mặt cảnh báo, tín hiệu gây chú ý để báo hiệu cho con người biết về sự cố để có biện pháp khắc phục.

3.5. Lưu trữ kết quả đo lường.

Để có thể lưu trữ kết quả đo lường người ta sử dụng nhiều biện pháp khác nhau: Sử dụng các máy ghi chuyên dụng; thiết kế các hệ thống đo có sử dụng vi xử lý và hệ thống nhớ trên đĩa từ; ghép nối hệ đo với máy vi tính và điều khiển tự động.

Các máy ghi là các thiết bị cho phép ghi lại kết quả đo diễn biến theo thời gian. Có thể ghi bằng nhiều cách:

3.5.1. Ghi liên tục: Thường là dùng băng giấy chạy liên tục và quá trình diễn biến của đại lượng được ghi thành một đường cong, và qua đó có thể xác được sự phụ thuộc của đại lượng theo thời gian.

3.5.2. Ghi gián đoạn: Việc ghi được thực hiện theo từng thời gian nhất định và thường kết hợp để ghi nhiều đại lượng khác nhau bằng một máy nhờ các bộ chuyển mạch. Kết quả của phép ghi có thể là những con số hoặc các đường chấm chấm.

Có nhiều phương pháp ghi khác nhau:

- Ghi bằng bút ghi: là loại ghi đơn giản nhất.
- Ghi bằng phương pháp cơ điện: Dùng phương pháp tia lửa điện để đánh thủng giấy ghi từng lúc, hoặc dùng phản ứng hóa học trên giấy ghi.
- Ghi bằng phim ảnh, giấy ảnh.
- Ghi trên băng từ.
- Ghi bằng phương pháp số trên đĩa từ.
- Ghi trên đĩa quang CD. v.v...

4. DỤNG CỤ ĐO ĐIỆN, SAI SỐ, CẤP CHÍNH XÁC

Có nhiều loại, tùy theo nguyên tắc thiết kế mạch và nguyên lý tác động mà người ta chia ra hai loại cơ bản là:

- Các dụng cụ đo tương tự (analog)
- Các dụng cụ đo theo phương pháp số (digital).

Các dụng cụ đo tương tự thường dùng chỉ thị bằng kim trên mặt đồng hồ điện kế. Đa số các dụng cụ đo điện thông dụng là loại cơ điện, tùy thuộc vào nguyên lý tác động của cơ cấu đo mà người ta chia ra các loại sau :

- Cơ cấu đo từ điện (điện kế khung quay);
- Cơ cấu đo kiểu điện từ;
- Cơ cấu đo kiểu điện động;

- Cơ cấu đo kiểu nhiệt điện;
- Cơ cấu đo tĩnh điện;
- Cơ cấu đo kiểu cảm ứng. . . .

Trên bảng 1-1 chỉ ra các ký hiệu quy ước trên mặt đồng hồ đo điện và ý nghĩa của chúng.

Bảng 1-1

	Cơ cấu đo kiểu từ điện		Cơ cấu hiệu chỉnh
	Cơ cấu đo kiểu điện từ		Giá trị từ trường ngoài gây ra sai lệch chỉ số dụng cụ
	Lôgô mét từ điện		Giá trị điện trường ngoài gây ra sai lệch chỉ số dụng cụ đo
	Lôgô mét điện từ		Điện áp kiểm tra độ cách điện 500V
	Cơ cấu đo kiểu điện động		Điện áp kiểm tra độ cách điện trên 500V (2 kV)
	Lôgô mét điện động		không kiểm tra điện áp cách điện
	Cơ cấu đo sắt điện động		Đặt dụng cụ thẳng đứng
	Lôgô mét sắt điện động		Đặt dụng cụ nằm ngang
	Cơ cấu đo kiểu nhiệt điện		Dòng một chiều
	Cơ cấu đo kiểu tĩnh điện		Dòng xoay chiều
	Cặp nhiệt ngẫu trực tiếp		Dòng điện một chiều và xoay chiều
	Cặp nhiệt ngẫu gián tiếp		Định hướng của dụng cụ đo trong từ trường trái đất
	Màn chắn tĩnh điện		Cấp chính xác tính theo phần trăm giá trị cuối cùng thang đo
	Màn chắn từ		Cấp chính xác tính theo phần trăm chiều dài thang đo

Các máy đo có độ chính xác cao thường được lắp đặt thêm các mạch hỗ trợ bằng các linh kiện điện tử, bán dẫn, và cơ cấu chỉ thị thường dùng loại từ điện.

Trong các dụng cụ đo theo phương pháp số, đại lượng đo tương tự lối vào được số hóa nhờ các mạch biến đổi tương tự số ADC (Analog to Digital Converter), sau đó đưa qua mạch đếm, giải mã và chỉ thị bằng các đèn LED 7 đoạn (LED - Light Emitting Diode) hoặc đèn tinh thể lỏng 7 đoạn.

Theo đại lượng đo người ta chia các dụng cụ đo điện ra theo tên gọi: như Ampe kế, Miliampe kế, Microampe kế, Vôn kế, Milivôn kế, Ôm kế, v.v...

4.2. Sai số.

Bất kỳ phép đo nào cũng mắc phải sai số, Theo cách biểu diễn sai số thì có 2 loại sai số sau :

4.2.1. Sai số tuyệt đối:

Là hiệu giữa giá trị thực của đại lượng đo và trị số đo được bằng phép đo:

$$\Delta X = X_T - X_m \quad (1-23)$$

X_T - Giá trị thực của đại lượng đo

X_m - Giá trị đo được bằng phép đo

Như vậy ΔX có thể có giá trị dương hoặc âm. Tuy nhiên, do X_T ta chưa biết, nên trong thực tế người ta thường lấy giá trị gần đúng của X_T bằng cách đo nhiều lần và xem giá trị trung bình của n lần đo gần đúng với X_T .

$$X_T \cong \bar{X} = \frac{1}{n} \sum_{i=1}^n X_{Mi} \quad (1-24)$$

Và giá trị của ΔX cũng được biểu diễn như sau:

$$\overline{\Delta X} = \frac{1}{n} \sum_{i=1}^n \Delta X_i = \frac{1}{n} \sum_{i=1}^n (X_i - \bar{X}) \quad (1-25)$$

4.2.2. Sai số tương đối:

Để đánh giá độ chính xác của phép đo, người ta dùng sai số tương đối δX và biểu diễn ra phần trăm:

$$\delta X(\%) = \frac{\Delta X}{X} \cdot 100\% \quad (1-26)$$

Thực tế, cũng thường biểu diễn bằng giá trị gần đúng trung bình của nó:

$$\overline{\delta X}(\%) = \frac{\overline{\Delta X}}{\bar{X}} \cdot 100\% \quad (1-27)$$

4.3. Cấp chính xác của đồng hồ đo điện.

Để đánh giá độ chính xác của đồng hồ đo điện, người ta dùng khái niệm cấp chính xác của dụng cụ. Cấp chính xác của dụng cụ đo điện được định nghĩa là:

$$\gamma\% = \frac{\Delta X_{\max}}{A_{\max}} \cdot 100\% \quad (1-28)$$

ΔX_{\max} – là sai số tuyệt đối lớn nhất của dụng cụ đo ở thang đo tương ứng;

A_{\max} – là giá trị lớn nhất của thang đo .

Dụng cụ đo điện có 8 cấp chính xác sau : 0,05; 0,1; 0,2; 0,5; 1,0; 1,5; 2,5 và 5. Cấp chính xác được ghi trên mặt của đồng hồ đo. Biết cấp chính xác ta có thể tính được sai số tuyệt đối lớn nhất cho phép của phép đo:

$$\Delta X_{\max} = \gamma\% \cdot A_{\max} / 100 \quad (1-29)$$

Ví dụ: Một miliampe kế có thang độ lớn nhất $A_{\max} = 100\text{mA}$, cấp chính xác là 2,5. Sai số tuyệt đối lớn nhất cho phép sẽ là:

$$\Delta X_{\max} = 2,5 \times 100 / 100 = 2,5 \text{ mA}$$

Vượt quá giá trị 2,5mA này đồng hồ sẽ không còn đạt cấp chính xác 2,5 nữa.

4.4 . Các cách tính sai số.

4.4.1. Sai số của phép đo với các thang đo khác nhau:

Trong thực tế khi đo với một máy đo có cấp chính xác nhất định, nhưng khi thay đổi thang đo thì sai số tuyệt đối của phép đo sẽ thay đổi, cách tính theo công thức (1-29).

Ví dụ: Một vôn kế có cấp chính xác 1,5 khi dùng thang đo 50V mắc sai số cho phép lớn nhất là :

$$\Delta U_{\max} = 1,5 \cdot 50 / 100 = 0,75\text{V}$$

Nhưng nếu dùng thang đo 100V thì sai số tuyệt đối lớn nhất cho phép lại là

$$\Delta U'_{\max} = 1,5 \cdot 100 / 100 = 1,5\text{V}$$

4.4.2. Sai số tương đối của tổng 2 đại lượng.

Nếu hai đại lượng đo có tính chất độc lập với nhau, mỗi đại lượng có sai số tương đối riêng biệt δA và δB thì sai số tương đối của tổng 2 đại lượng (A + B) sẽ là :

$$\delta_{(A+B)} = \frac{\Delta A + \Delta B}{A + B} = \frac{A\delta A + B\delta B}{A + B} \quad (1-30)$$

4.4.3. Sai số tương đối của tích 2 đại lượng.

Nếu hai đại lượng độc lập với nhau mà mỗi đại có một trị số sai số tương đối riêng biệt thì sai số tương đối của tích 2 đại lượng (A.B) được xác định:

$$\delta(A.B) = \delta A + \delta B \quad (1-31)$$

Tổng quát, trong trường hợp tích của nhiều đại lượng độc lập với nhau:

$$\delta \prod_i A_i = \sum_{i=1}^n \delta_{A_i} \quad (1-32)$$

4.4.4. Sai số tương đối của một thương

$$\delta(A/B) = \delta A + \delta B \quad (1-33)$$

Tổng quát cho trường hợp tỷ số của tích nhiều đại lượng :

$$\text{Nếu : } x = \frac{\prod_i A_i}{\prod_j B_j} \quad \text{Thì: } \delta = \sum_i \delta_{A_i} + \sum_j \delta_{B_j} \quad (1-34)$$

CHƯƠNG II: ĐO CÁC ĐẠI LƯỢNG ĐIỆN

§ 1. KHÁI NIỆM CHUNG

Các đại lượng điện được chia làm hai loại: loại tác động (active) và loại thụ động (passive).

– *Loại tác động*: Các đại lượng mang năng lượng như điện áp, dòng điện, công suất là những đại lượng tác động. Khi đo các đại lượng này, bản thân năng lượng của chúng sẽ tác động lên mạch đo và cơ cấu đo. Trong các trường hợp năng lượng quá lớn phải sử dụng các mạch phân dòng, phân áp hoặc các mạch lấy mẫu đại lượng đo (biến áp, biến dòng). Trường hợp ngược lại, nếu các đại lượng đo quá nhỏ, phải sử dụng các mạch khuếch đại để khuếch đại chúng lên đủ lớn để mạch đo có thể làm việc bình thường.

– *Loại thụ động*: Các đại lượng không mang năng lượng như điện trở, điện cảm, điện dung là các đại lượng thụ động. Khi đo các đại lượng này phải có nguồn điện áp để cung cấp năng lượng cho chúng trong mạch đo.

§ 2. ĐỒNG HỒ ĐO ĐIỆN VẠN NĂNG

2.1. Các chỉ tiêu chất lượng của đồng hồ vạn năng.

2.1.1. Độ nhạy γ

Độ nhạy của đồng hồ biểu thị mối quan hệ phụ thuộc của góc lệch phần động khi có dòng điện tác động lên cơ cấu đo. Nó chính là dòng điện nhỏ nhất có khả năng làm lệch kim chỉ thị lên hết thang độ. Dòng càng nhỏ thì độ nhạy càng cao. Độ nhạy của đồng hồ tỉ lệ với mật độ từ thông của nam châm vĩnh cửu, số vòng của khung dây điện kế, và tỷ lệ nghịch với lực cản của lò xo xoắn.

Các đồng hồ có độ nhạy cao thường có độ nhạy $(50 \div 20) \mu A$. Độ nhạy thực tế của đồng hồ thường bị giảm đi vì có sun vạn năng đấu song song với khung dây.

Trên mặt của đồng hồ đo thường có ghi trị số điện trở vào ứng với mỗi vôn (Ω/V). Muốn tính ra độ nhạy thực tế chỉ cần số lấy nghịch đảo của điện trở vào ứng với mỗi vôn. Ví dụ, đồng hồ vạn năng 500 T có điện trở vào ứng mỗi vôn là 20.000 Ω/V thì độ nhạy thực tế sẽ là:

$$\gamma = \frac{1}{20.000 \Omega/V} = \frac{1V}{20.000 \Omega} = 50 \mu A$$

Như vậy, đồng hồ có số Ω/V càng lớn thì dòng điện làm lệch hết thang độ càng nhỏ và đồng hồ càng nhạy. Dòng điện này thường rẽ nhánh qua mạch sun vạn năng, nên dòng điện thực tế chạy trực tiếp qua khung dây điện kế nhỏ hơn. Chẳng

hạn, đồng hồ 500 T có độ nhạy thực tế là $50 \mu\text{A}$, nhưng dòng thực tế qua khung dây chỉ là $40 \mu\text{A}$. Đồng hồ 108 T có trị $5000\Omega/\text{V}$, độ nhạy thực tế là $200 \mu\text{A}$, nhưng dòng qua khung dây chỉ là $63 \mu\text{A}$.

2.1.2. Cấp chính xác.

Do mạch đo dùng phối hợp để đo cả điện áp, dòng điện và điện trở nên cấp chính xác của đồng hồ vạn năng thường thấp hơn các máy đo riêng lẻ. Cấp chính xác được biểu thị theo sai số phần trăm đối với trị số lớn nhất của thang đo. Cấp chính xác đối với điện xoay chiều thì nhỏ hơn đối với điện một chiều vì ảnh hưởng của đặc tuyến chỉnh lưu phi tuyến.

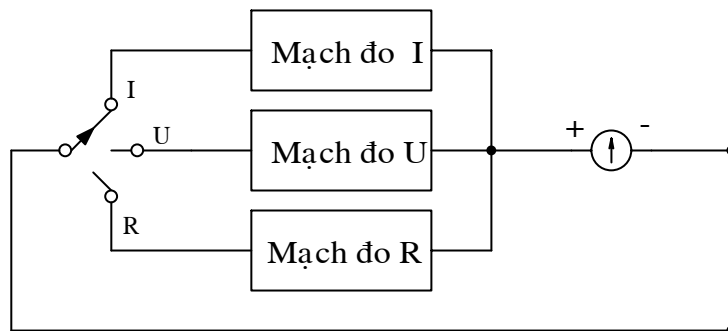
Trên mặt đồng hồ thường ghi rõ cấp chính xác đối với điện một chiều và xoay chiều. Các đồng hồ thông dụng có cấp chính xác 2,5 đối với điện một chiều và 4 đối với điện xoay chiều.

2.1.3. Tính thăng bằng.

Đồng hồ vạn năng có tính thăng bằng tốt thì dù để nằm, để đứng hay nghiêng kim chỉ thị vẫn về đúng số 0. Điều đó chứng tỏ trọng tâm của khung quay nằm đúng trên đường nối hai mũi nhọn của trục quay.

2.2. Mạch đo trong đồng hồ đo điện vạn năng.

Sơ đồ khối trình bày nguyên lý tổ chức mạch đo trong một đồng hồ đo điện vạn năng chỉ ra trên hình 2-1. Mạch gồm 3 khối chức năng cơ bản: khối đo dòng điện, khối đo điện áp và khối đo điện trở. Cơ cấu chỉ thị dùng điện kế từ điện G.

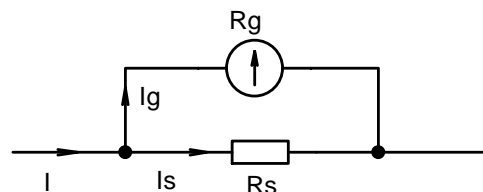


Hình 2-1. Sơ đồ khối mạch đo của đồng hồ đo điện

2.2.1. Mạch đo dòng điện một chiều.

Các cơ cấu đo từ điện chỉ đo được từ vài chục tới vài trăm microampe (μA). Nhưng trong thực tế ta cần đo những dòng điện có trị số lớn hơn nhiều, muốn vậy phải mở rộng thang đo cho đồng hồ. Sơ đồ nguyên lý mắc sun mở rộng thang đo cho điện kế chỉ ra trên hình 2-2.

Gọi dòng cần đo là I , dòng làm lệch toàn phần cơ cấu đo là I_g , điện trở cơ cấu đo là R_g , điện trở sun là R_s , từ hình 2-2 ta dễ dàng thấy:



Hình 2-2

$$I = I_S + I_g$$

$$\frac{I_g}{I_S} = \frac{R_S}{R_g}$$

Ta có: $I_S = I - I_g$, gọi $n = I/I_g$ là hệ số mở rộng thang đo dòng, ta sẽ có:
 $I = nI_g$, từ đó:

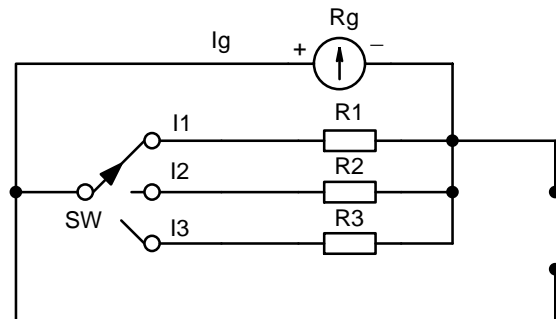
$$\frac{I_g}{I_S} = \frac{I_g}{nI_g - I_g} = \frac{1}{n-1} = \frac{R_S}{R_g}$$

Hay: $R_S = \frac{R_g}{n-1}$ (2-1)

Trong đồng hồ vạn năng mạch đo thường có nhiều thang đo khác nhau, có 2 cách đấu sun: kiểu đấu sun riêng rẽ và kiểu đấu sun vạn năng.

a. Mạch sun riêng rẽ.

Các sun đấu riêng rẽ ứng với từng thang đo khác nhau (hình 2-3). Việc chọn thang đo được thực hiện nhờ chuyển mạch SW. Giá trị của các điện trở sun R_1, R_2, R_3 được tính theo công thức (2-1).



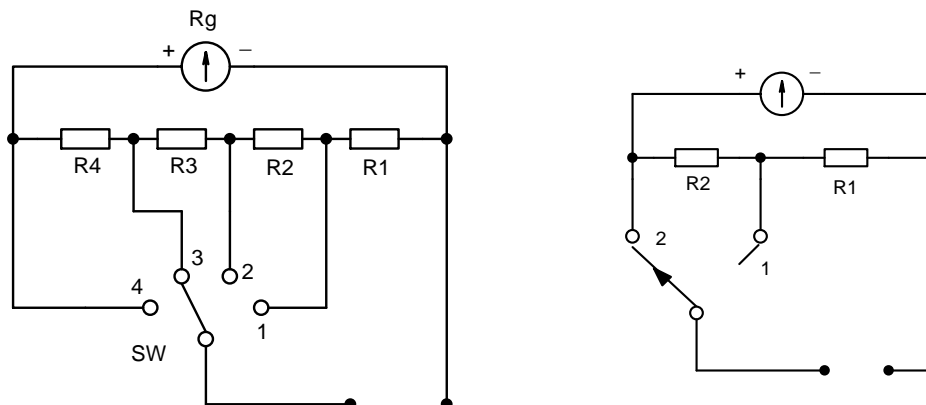
Hình 2-3. Mạch sun riêng rẽ

Sun riêng rẽ có ưu điểm là tách rời nhau nên dễ dàng kiểm tra hiệu chỉnh và sửa chữa.

Tuy nhiên, không kinh tế vì tăng số điện trở dây quấn. Mặt khác khi chuyển mạch bị tiếp xúc xấu hoặc không tiếp xúc, mạch sun sẽ bị ngắt, toàn bộ dòng đo sẽ đổ qua điện kế làm cháy khung dây của đồng hồ. Do vậy kiểu sun riêng rẽ ít sử dụng trong thực tế.

b) Mạch sun vạn năng.

Mạch sun vạn năng có đặc điểm là bao gồm tất cả các sun riêng rẽ của từng thang đo. Các sun riêng rẽ đấu nối tiếp với nhau và toàn bộ điện trở sun đấu song song thường trực với cơ cấu đo (hình 2-4).



a)

b)

Hình 2-4. Mạch sun vạn năng

Mỗi một thang đo sẽ là tổ hợp các điện trở, sun của thang đo trước là một phần sun của thang đo sau. Trong sơ đồ hình 2-4, a thì ứng với thang đo thứ nhất, điện trở sun là R_1 , còn R_2, R_3, R_4 đóng vai trò các điện trở phụ nối tiếp với cơ cấu đo. Đây cũng là thang đo dòng lớn nhất trong các thang đo trên (ứng với sun nhỏ nhất). Một cách tương tự, ta có $(R_1 + R_2)$ là sun của thang đo thứ 2; $(R_1 + R_2 + R_3)$ là sun của thang đo thứ ba và $(R_1 + R_2 + R_3 + R_4)$ là sun của thang đo thứ tư (thang đo dòng nhỏ nhất).

So với kiểu mạch dùng sun riêng biệt, mạch dùng sun vạn năng tiết kiệm được điện trở dây quấn hơn, đặc biệt do điện trở sun mắc song song thường trực với cơ cấu đo nên không sợ xảy ra quá tải cho đồng hồ. Tuy nhiên, việc điều chỉnh và sửa chữa mạch sun vạn năng sẽ phức tạp hơn.

Để tính toán điện trở sun vạn năng ta cũng xuất phát từ cách tính tổng quát đối với sun riêng rẽ. Ta hãy xét mạch sun vạn năng đơn giản như chỉ ra trên hình 2-5 gồm hai điện trở $R_1 + R_2$

$$\text{Ta có: } R_S = R_1 + R_2 = \frac{R_g}{n_1 - 1} \quad (2-2)$$

Ở đây n_1 là hệ số hiệu chỉnh dòng ứng với thang đo mắc sun $R_S = R_1 + R_2$.

Với thang đo sau, điện trở sun là R_2 , còn R_1 nối tiếp với cơ cấu đo. Áp dụng công thức tính sun (2-1) ta có:

$$R_2 = \frac{R_1 + R_g}{n_2 - 1} \quad (2-3)$$

Ở đây n_2 là hệ số hiệu chỉnh dòng điện ứng với thang đo có sun là R_2 . Từ phương trình (2-2) và (2-3) ta rút ra:

$$R_1 = R_g \frac{n_1}{n_1 - 1} \left(\frac{1}{n_1} - \frac{1}{n_2} \right) \quad (2-4)$$

$$R_2 = R_S - R_1$$

Tính toán tương tự với các mạch sun vạn năng cho 3, 4,...k thang đo ta rút ra công thức tổng quát tính điện trở sun vạn năng R_k của thang đo bất kỳ:

$$R_k = R_g \frac{n_1}{n_1 - 1} \left(\frac{1}{n_k} - \frac{1}{n_{k+1}} \right) \quad (2-5)$$

– Ví dụ: Một điện kế có dòng lệch toàn thang là $I_g = 50\mu\text{A}$, điện trở cơ cấu đo $R_g = 300\Omega$. Tính trị số sun vạn năng để mở rộng thang đo cho điện kế với các dòng 100 μA , 1mA, 10mA và 100mA.

Ta có hệ số hiệu chỉnh dòng ứng với các thang đo tương ứng là:

$$n_1 = 100/50 = 2; n_2 = 1000/50 = 20; n_3 = 10.000/50 = 2000;$$

$$n_4 = 100.000/50 = 2000.$$

$$\text{Tính } R_S = R_1 + R_2 + R_3 + R_4 = \frac{R_g}{n_1 - 1} = \frac{300}{2 - 1} = 300\Omega$$

Trị số điện trở sun ở mỗi thang đo tính theo công thức (2-5).

$$R_1 = 300 \frac{2}{2 - 1} \left(\frac{1}{2} - \frac{1}{20} \right) = 600 \frac{9}{20} = 270\Omega$$

$$R_2 = 300 \frac{2}{2 - 1} \left(\frac{1}{20} - \frac{1}{200} \right) = 600 \frac{9}{200} = 27\Omega$$

$$R_3 = 300 \frac{2}{2 - 1} \left(\frac{1}{200} - \frac{1}{2000} \right) = 600 \frac{9}{2000} = 2,7\Omega$$

$$R_4 = R_S - (R_1 + R_2 + R_3) = 300 - 299,7 = 0,3\Omega$$

2.2.2. Mạch đo điện áp một chiều.

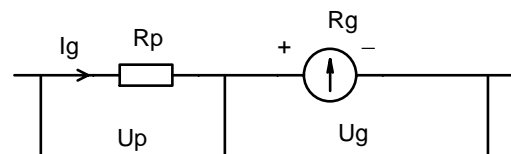
Cơ cấu đo từ điện chỉ có thể đo được điện áp nhỏ, để mở rộng thang đo người ta phải mắc thêm điện trở phụ R_p nối tiếp với cơ cấu đo (hình 2-5).

Từ hình vẽ ta có:

$$U = U_p + U_g = I_g(R_p + R_g)$$

Trong đó R_g và I_g là điện trở của cơ cấu đo và dòng lệch cực đại của thang đo điện kế.

Như vậy, giá trị của điện trở phụ sẽ là:

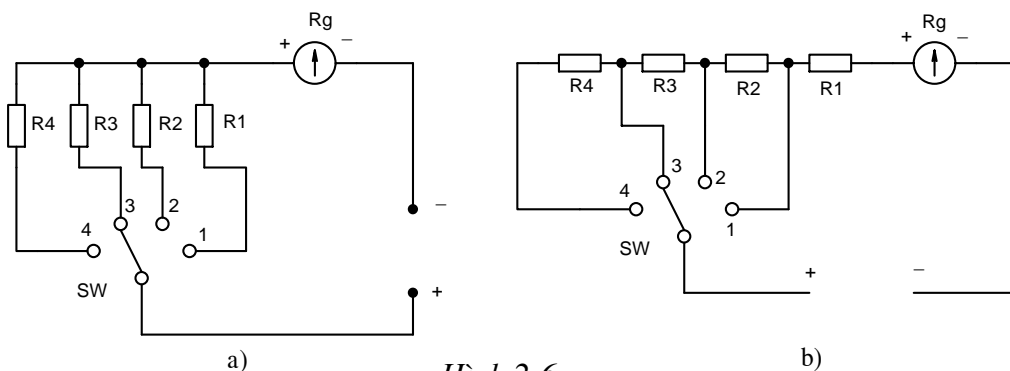


Hình 2-5

$$R_p = \frac{U}{I_g} - R_g \tag{2-6}$$

Tương tự như thang đo dòng điện một chiều, để đo các trị số điện áp khác nhau, thang đo điện áp cũng được thiết kế các mạch điện trở phụ kiểu riêng biệt và điện trở phụ kiểu vạn năng (hình 2-6)

Hình 2-6, a là sơ đồ mạch đo điện áp một chiều với 4 thang đo mắc kiểu điện trở phụ riêng rẽ. Mạch này có ưu điểm là dễ dàng kiểm tra và sửa chữa, nhưng cũng có nhược điểm giống như mạch sun riêng rẽ là dễ bị hở mạch đo khi chuyển mạch tiếp xúc xấu.



Hình 2-6

- a) Mạch von kế dùng điện trở phụ kiểu riêng rẽ
- b) Mạch von kế dùng điện trở phụ vạn năng

Hình 2-6, b là sơ đồ mắc điện trở phụ vạn năng. Đây là kiểu được dùng rộng rãi trong các đồng hồ vạn năng. Các điện trở thành phần trên hình 2-6, b dễ dàng tính theo các công thức sau:

$$R_1 = \frac{U_1 - I_g R_g}{I_g}$$

$$R_2 = \frac{U_2 - U_1}{I_g}$$

$$R_3 = \frac{U_3 - U_2}{I_g}$$

Tương tự, ta rút ra công thức tổng quát để tính điện trở phụ mở rộng thang đo khi đã biết thang đo trước:

$$R_n = \frac{U_n - U_{n-1}}{I_g} \quad (2-7)$$

Trong đó n là số thứ tự thang đo.

– Ví dụ: Một đồng hồ đo điện vạn năng có điện trở cơ cấu đo là 300Ω , dòng lệch toàn thang là $0,3\text{mA}$. Hãy tính các điện trở phụ vạn năng mở rộng thang đo của vôn kế để có thể đo được các điện áp 6V , 30V và 150V .

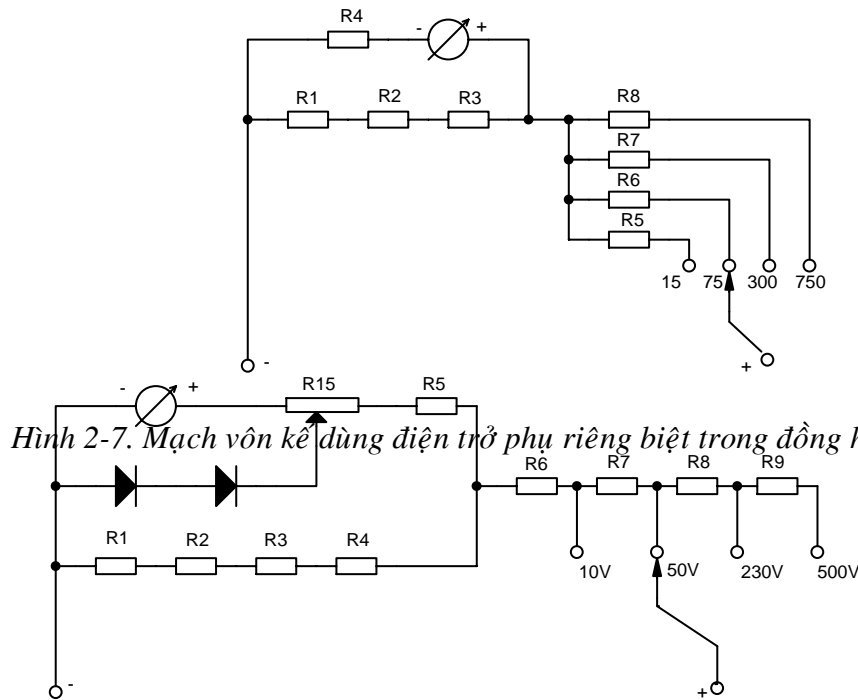
Áp dụng các công thức (2-7) cho các thang đo ta có:

$$R_1 = \frac{6 - (0,0003 \times 300)}{0,0003} = 19700\Omega = 19,7\text{k}\Omega$$

$$R_2 = \frac{30 - 6}{0,0003} = 80000\Omega = 80\text{k}\Omega$$

$$R_3 = \frac{150 - 30}{0,0003} = 400000\Omega = 400\text{k}\Omega$$

Trên các hình 2-7 và hình 2-8 là hai mạch điện trở phụ thực tế của hai đồng hồ vạn năng U202 và U1.

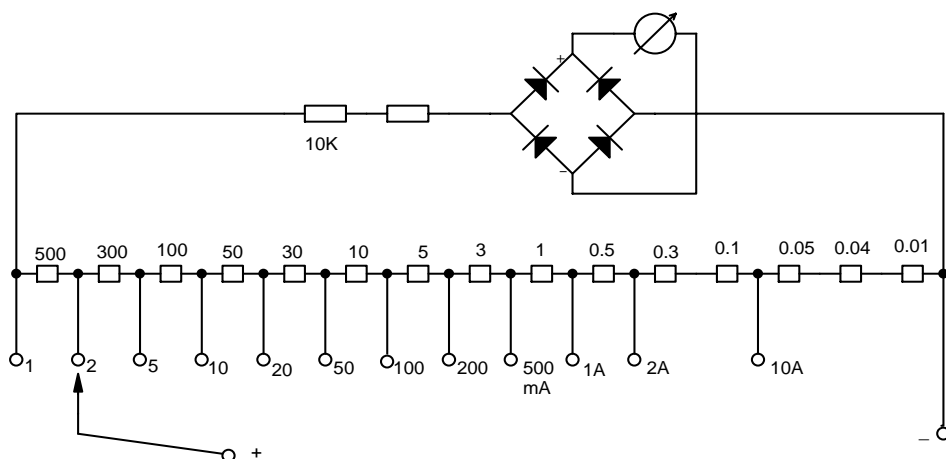


Hình 2-7. Mạch von kế dùng điện trở phụ riêng biệt trong đồng hồ vạn năng U 202

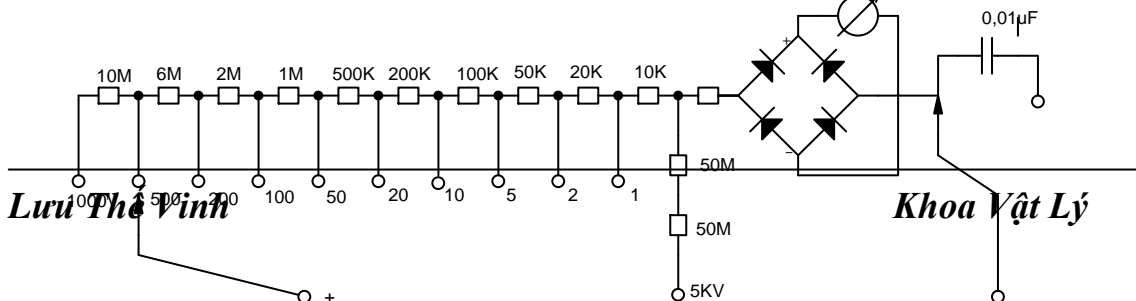
Hình 2-8. Mạch von kế dùng điện trở phụ vạn năng trong đồng hồ vạn năng U1

2.3. Đo dòng điện và điện áp xoay chiều.

Cơ cấu đo từ điện chỉ có thể đo dòng một chiều. Để đo dòng điện và điện áp xoay chiều mạch đo được mắc thêm khối chỉnh lưu. Các mạch chỉnh lưu trong đồng hồ vạn năng thường dùng là chỉnh lưu 2 bán kỳ, chỉnh lưu cầu đối xứng hoặc không đối xứng trên các diode Ge. Sơ đồ nguyên lý mạch đo dòng điện và điện áp xoay chiều của đồng hồ vạn năng Univecka được trình bày trên các hình 2-9 và hình 2-10.



Hình 2-9. Mạch đo dòng điện xoay chiều của đồng hồ



Hình 2-10. Mạch đo điện áp xoay chiều của đồng hồ

2.4. Mạch đo điện trở.

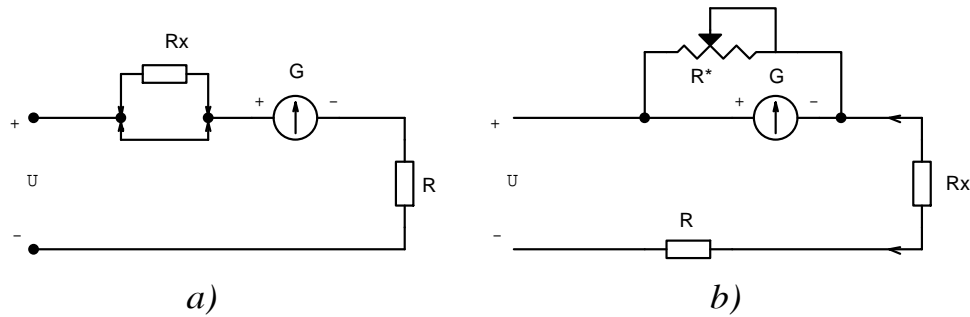
Trị số của điện trở thường phân ra các khoảng: trị số nhỏ (dưới 1Ω); trung bình (1 ÷ 10⁵Ω) và lớn (trên MΩ).

Các điện trở nhỏ thường đo bằng cầu đo, loại lớn dùng Mêgôm kế để đo. Loại trung bình được đo chủ yếu bằng ôm kế. Trong đồng hồ vạn năng thang đo ôm được khắc độ trực tiếp ra ôm.

Tùy theo cách mắc điện trở cần đo R_X nối tiếp hay song song với cơ cấu đo, người ta phân ra hai loại: ôm kế song song và ôm kế mắc nối tiếp.

2.4.1. Ôm kế có điện trở đo mắc nối tiếp.

Trong sơ đồ này điện trở cần đo R_X được mắc nối tiếp với cơ cấu đo (hình 2-11, a)



Hình 2-11

Từ hình vẽ ta có:

$$I_g = \frac{U}{R + R_x} \tag{2-8}$$

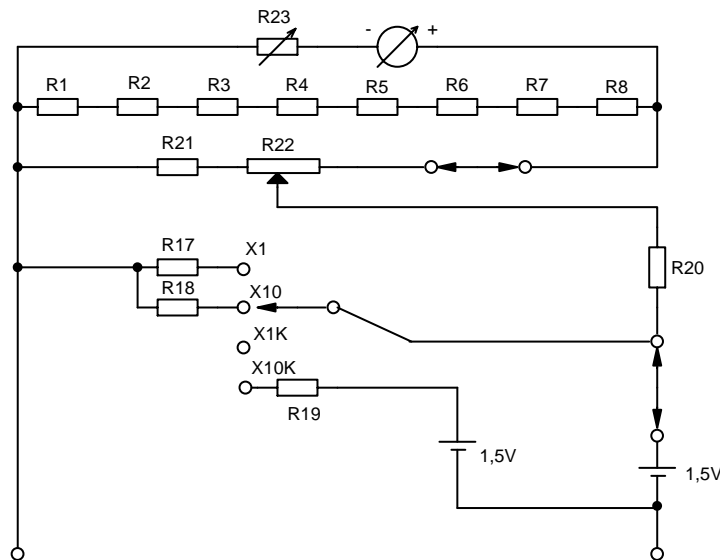
Nếu $U = const$ thì $I_g = f(R_x)$. Thang độ của dụng cụ khắc độ theo R_x. Vì hàm truyền (2-8) là phi tuyến nên thang độ R_x sẽ không đều. Khi R_x thay đổi giá trị của I_g sẽ thay đổi.

- Khi R_x = 0 (ngắn mạch R_x), dòng I_g = I_{max}, góc lệch kim chỉ thị là lớn nhất
- Khi R_x = ∞ (hở mạch R_x), dòng I_g = 0, góc lệch kim chỉ thị bằng 0.

Như vậy thang độ của ôm kế loại này ngược với thang đo thông thường, giá trị 0 Ω ở tận cùng bên phải, còn giá trị ∞ Ω ở tận cùng bên trái.

–Lưu ý. Kết quả đo R_x chỉ chính xác khi điện áp nguồn không đổi $U = const$. Để có thể hiệu chỉnh điện áp nguồn trong một phạm vi biến đổi nhất định, người ta dùng thêm một biến trở R^* mắc song song với cơ cấu đo (hình 2-11, b). Trước mỗi lần đo ta phải ngắn mạch 2 que đo (ngắn mạch R_x) và điều chỉnh kim đồng hồ chỉ đúng số 0, sau đó tiến hành đo thì kết quả chỉ thị mới chính xác. Núm điều chỉnh của biến trở R^* được đưa ra trước mặt máy và thường ký hiệu bằng chữ Ω .

Mạch đo ôm mắc nối tiếp như trên được dùng rộng rãi trong các đồng hồ vạn năng. Thông thường thang độ ôm kế được cấu tạo theo kiểu thang đo sau lớn gấp 10 lần thang đo trước, nên khi chuyển thang đo chỉ cần nhân hệ số x10, x100, x1000. Hình 2-12 là mạch đo điện trở trong đồng hồ vạn năng 108-T



Hình 2-12. Mạch đo điện trở trong đồng hồ vạn năng 108-T

2.4.2 Ôm kế có điện trở đo mắc song song

Sơ đồ của ôm kế mắc song song như hình 2-13. Tương tự như ôm kế mắc nối tiếp, ta xét 2 trường hợp:

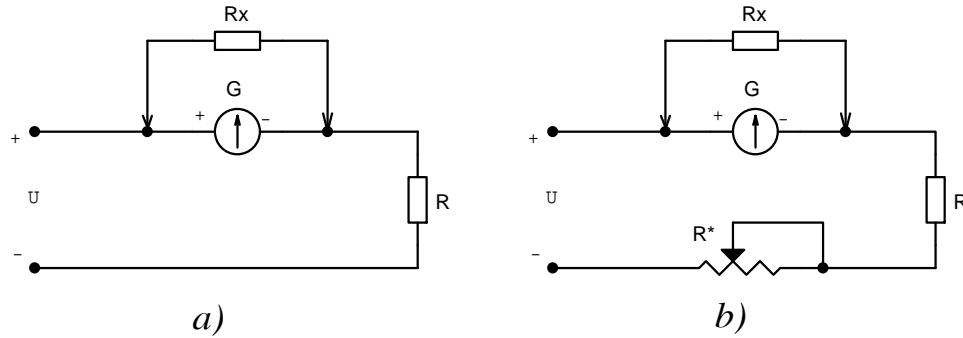
- Khi ngắn mạch R_x ($R_x = 0$), dòng qua cơ cấu đo bằng 0.
- Khi hở mạch R_x ($R_x = \infty$) dòng qua cơ cấu đo sẽ được xác định bởi điện trở cơ cấu đo và điện trở mạch ngoài:

$$I = \frac{U}{R + R_g} \tag{2-9}$$

Lúc này dòng điện qua cơ cấu đo sẽ là lớn nhất.

Khi mắc song song R_x với điện kế G, dòng qua mạch đo sẽ là:

$$I = \frac{U}{R + \frac{R_x R_g}{R_x + R_g}} \tag{2-10}$$



Hình 2-13

Các biểu thức (2-9) và (2-10) cho thấy thang độ của đồng hồ sẽ không đều và cũng thuận chiều bình thường như các thang đo điện áp và dòng điện.

Để điều chỉnh điểm 0 ban đầu cũng sử dụng thêm điện trở R^* mắc nối tiếp với mạch đo (hình 2-13, b).

2.5. Thang đo đề xi ben.

Trong một số đồng hồ vạn năng có thêm thang đo đề xi ben (dB) dùng để đo mức tín hiệu xoay chiều.

Mức chuẩn quy định 1mW trên gánh 600Ω thì điện áp tương ứng là 0,775 V (được tính từ hệ thức: $P = U^2/R$ từ đó thì $U = \sqrt{P.R}$).

Thang độ dB tương ứng với thang đo điện áp xoay chiều trên đồng hồ. 0 dB ứng với vạch kim 0,775V của thang đo điện áp xoay chiều.

Đối với các thang đo khác, giá trị dB được tính bằng cách cộng thêm vào chỉ số của dụng cụ với trị số không đổi ghi trên mặt đồng hồ.

Ví dụ: Đo bằng thang đo 50 V (14) , số chỉ trên thang độ là +10 dB, thì trị số thực sẽ là : +10 + 14 dB = 24 dB.

Đo bằng thang đo 500 V(34), kết quả đo sẽ là = số chỉ + 34 dB,

§ 3. ĐO ĐIỆN ÁP BẰNG CÁC VÔN MÉT TƯƠNG TỰ

3.1. Đặc tính chung.

Đo điện áp là một trong những phép đo cơ bản nhất để đo các thông số của tín hiệu. Khi cần kiểm tra, xác định chế độ công tác của thiết bị điện tử thì phép đo điện áp được sử dụng nhiều nhất. Sở dĩ vậy, vì phép đo thực hiện nhanh chóng, dễ tiến hành và có độ chính xác cao.

Đặc điểm của phép đo điện áp trong kỹ thuật điện tử là khoảng trị số đo rộng và ở trong một dải tần rất rộng dưới nhiều dạng tín hiệu điện áp khác nhau. Độ lớn của điện áp cần đo có trị số từ vài microvôn đến hàng trăm kilôvôn. Dải tần của điện áp cần đo từ điện áp một chiều, điện áp có tần số biến đổi chậm (khoảng vài phần trăm Hz) đến điện áp có tần số khá cao tới hàng ngàn MHz.

Các trị số của điện áp cần đo thường là trị đỉnh (biên độ); trị hiệu dụng và trị trung bình.

- Trị số đỉnh U_m là giá trị tức thời cực đại của điện áp trong khoảng thời gian quan sát (hay trong một chu kỳ). Đối với điện áp không đối xứng thì có 2 giá trị đỉnh: đỉnh dương và đỉnh âm. Với điện áp điều hòa trị đỉnh chính là trị biên độ.
- Trị hiệu dụng U là giá trị trung bình bình phương của điện áp tức thời trong khoảng thời gian đo (hay trong một chu kỳ).

$$U = \sqrt{\frac{1}{T} \int_0^T u^2(t) dt} \quad (2-11)$$

Đối với điện áp có chu kỳ dạng không sin, thì bình phương trị số hiệu dụng của điện áp này bằng tổng của bình phương thành phần điện áp một chiều và bình phương của các thành phần điều hòa.

$$U = U_0^2 + U_1^2 + U_2^2 + \dots$$

Hay là:

$$U = \sqrt{\sum_{k=0}^{\infty} U_k^2} \quad (2-12)$$

- Trị số trung bình của điện áp (thành phần một chiều) là trị số trung bình cộng các giá trị tức thời trong khoảng thời gian đo (hay trong 1 chu kỳ).

$$U_{tb} = \frac{1}{T} \int_0^T u(t) dt \quad (2-13)$$

Trong trường hợp chỉ lưu hai nửa chu kỳ, thì nó bằng trị trung bình cộng của trị số tuyệt đối các giá trị tức thời:

$$U_{tb} = \frac{1}{T} \int_0^T |u(t)| dt \quad (2-14)$$

Giữa các trị số trị đỉnh, trị hiệu dụng và trị trung bình có các mối quan hệ biểu thị qua các tỷ số sau:

$$k_b = \frac{U_m}{U} \quad (2-15)$$

k_b – Hệ số biên độ của tín hiệu điện áp.

$$k_d = \frac{U}{U_{tb}} \quad (2-16)$$

k_d – Hệ số dạng của tín hiệu điện áp.

Trên hình 2-13 là ví dụ để tính các hệ số k_b và k_d của các điện áp có các dạng khác nhau.

- Khi điện áp dạng sin (hình 2-14, a): $U_m = U$; $U_{tb} = 0,9 U$;

Vậy : $k_b = 1,41$; $k_d = 1,11$.

- Khi điện áp dạng răng cưa (hình 2-14, b), có biên độ U_m , chu kỳ T .

Trị số điện áp tức thời: $u(t) = \frac{U_m}{T} t$,

Trị số điện áp hiệu dụng:

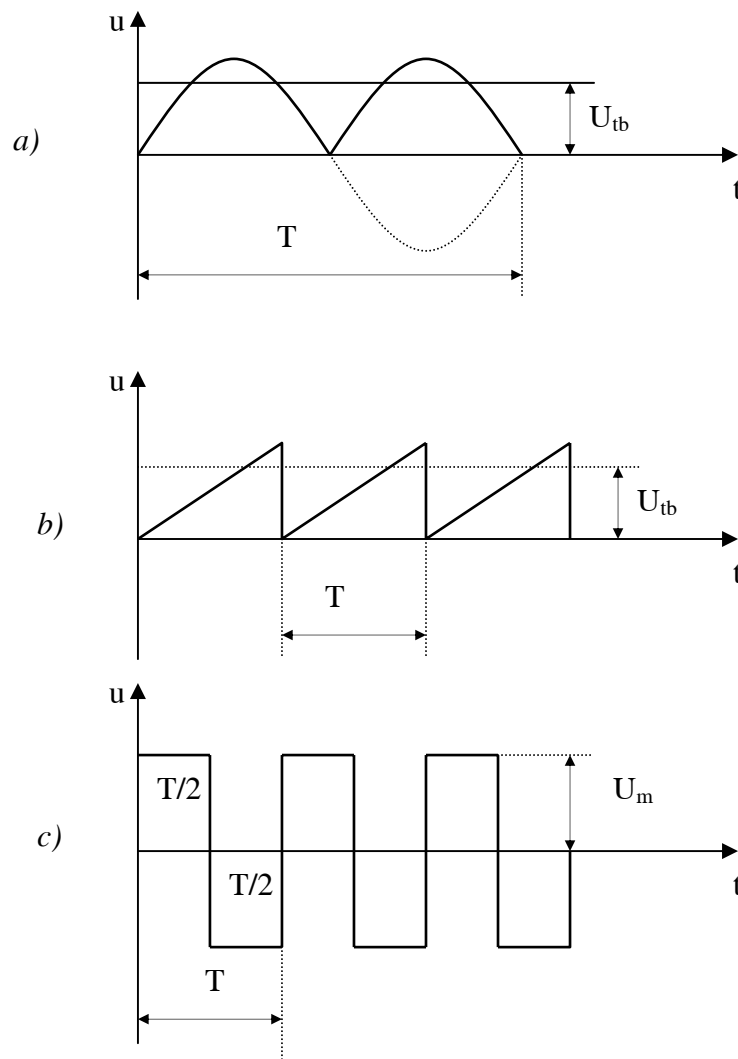
$$U = \sqrt{\frac{1}{T} \int_0^T \frac{U_m^2}{T^2} t^2 dt} = \frac{U_m}{\sqrt{3}};$$

$$U_{tb} = \frac{U_m}{2}$$

– Khi điện áp có dạng xung vuông góc đối xứng (hình 2-14, c) thì giá trị điện áp tức thời:

$$U(t) = \begin{cases} U_m & : 0 \leq t \leq \frac{T}{2} \\ -U_m & : \frac{T}{2} \leq t \leq T \end{cases}$$

Trị số điện áp $U = U_m$ và $U_{tb} = U_m$; do đó: $k_b = 1$ và $k_d = 1$



Hình 2-14

3.2. Các vôn mét điện tử đo điện áp một chiều.

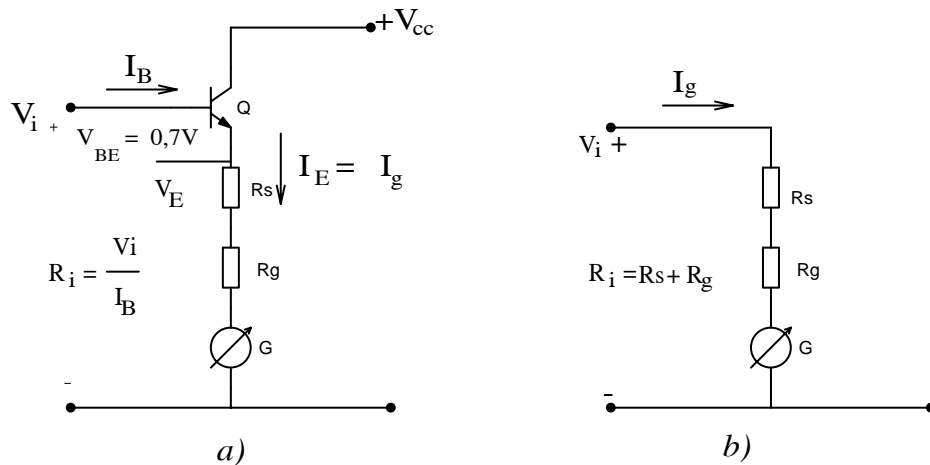
Các vôn kế từ điện bị một số hạn chế là:

- Trở kháng vào nhỏ, do đó không thể đo ở các sơ đồ có trở kháng cao;
- Độ nhạy thấp, nên không thể đo được các điện áp quá nhỏ.

Để khắc phục các nhược điểm trên, người ta sử dụng các bộ biến đổi điện tử, bán dẫn và thiết kế các máy đo có điện trở vào lớn, độ nhạy cao cho phép đo các điện áp rất thấp. Các vôn mét điện tử VTVM (vacuum tube voltmeter) và vôn mét tranzistor TVM (transistor voltmeter) là những dụng cụ đo lường chính xác được sử dụng rộng rãi trong các phòng thí nghiệm vật lý.

3.2.1. Vôn kế transistor tải emiter.

Để tăng trở kháng vào của vôn mét, sử dụng tầng đệm lối vào trên transistor. Sơ đồ nguyên lý chỉ ra trên hình 2-15, a.



Hình 2-15. a) Vôn kế sử dụng mạch tải emiter
b) Mạch vôn kế thường

Điện kế từ điện được mắc trên cực emiter của transistor loại silic Q . Giả sử rằng nguồn nuôi $V_{cc} = 20V$, điện trở tải $R_s + R_g = 9,3k\Omega$, dòng lệch toàn thang của điện kế là $I_g = 1mA$.

Nếu điện áp lối vào là $V_i = 10V$, sụt áp trên tiếp giáp $V_{BE} = 0,7V$, như vậy điện áp ra trên emiter của transistor sẽ là:

$$V_E = V_i - V_{BE} = 10 V - 0,7 V = 9,3 V.$$

Dòng điện chạy qua cơ cấu đo (I_g) chính bằng dòng emiter của transistor (I_E), tức là ta có:

$$I_E = \frac{V_E}{(R_s + R_g)} = \frac{9,3 V}{9,3 k\Omega} = 1mA$$

Mặt khác $I_E \approx I_C = \beta I_B$, từ đó ta có : $I_B \approx I_E / \beta$. Giả thiết rằng $\beta = 100$, thì:

$$I_B = 1 \text{ mA} / 100 = 10 \text{ } \mu\text{A}.$$

– Điện trở vào của mạch gánh emiter (của vôn kế):

$$R_i = \frac{V_i}{I_B} = \frac{10 \text{ V}}{10 \text{ } \mu\text{A}} = 1 \text{ M}\Omega$$

– So sánh với mạch vôn kế thường (hình 2-15, b).

Ở đây điện kế 1 mA được dùng để đo điện áp 10 V. Trong trường hợp này, điện trở vào của vôn kế khi điện áp vào 10 V sẽ là:

$$R_i = \frac{V_i}{I_g} = \frac{10 \text{ V}}{1 \text{ mA}} = 10 \text{ k}\Omega$$

Như vậy sử dụng mạch khuếch đại đệm trên transistor đã làm tăng trở kháng vào của vôn kế (đối với trường hợp đang xét thì tăng từ 10 kΩ lên 1 MΩ).

– Nhận xét. Khi mắc thêm tầng đệm emiter, do sụt áp trên tiếp giáp V_{BE} nên sẽ gây ra sai số của dụng cụ khi thay đổi điện áp lối vào. Thực vậy, giả sử $V_i = 5 \text{ V}$, lẽ ra kim đồng hồ phải chỉ ở ½ thang đo, nghĩa là 0,5 mA. Tuy nhiên ta thấy:

$$V_E = V_i - V_{BE} = 5 \text{ V} - 0,7 \text{ V} = 4,3 \text{ V};$$

Và dòng qua điện kế sẽ là:

$$I_g = V_E / (R_S + R_g) = 4,3 \text{ V} / 9,3 \text{ k}\Omega = 0,46 \text{ mA}.$$

Như vậy kết quả đo sẽ không chính xác. Để loại bỏ sai số nói trên, người ta sử dụng tổ hợp các mạch chia áp và mạch gánh emiter (hình 2-16).

3.2.2. Mạch vôn kế tải emiter thực tế.

Trên hình 2-16. các điện trở R_3, R_5 cùng chiết áp R_4 tạo ra bộ chia áp cho điện áp V_P điều chỉnh được. Điện trở R_1 định thiên cho Q_1 ở thế đất khi không có điện áp vào tác dụng. Mạch sử dụng nguồn nuôi đối xứng $\pm V_{cc} = \pm 10 \text{ V}$.

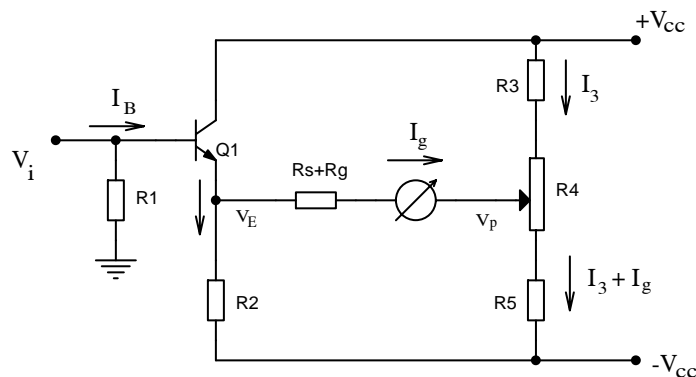
Khi không có điện áp vào tác dụng: $V_i = 0 \text{ V}$, đáy của Q_1 ở 0 V, điện áp emiter của Q_1 lúc này là:

$$V_E = V_B - V_{BE} = 0 \text{ V} - 0,7 \text{ V} = -0,7 \text{ V}.$$

Và thế trên điện trở R_2 sẽ là :

$$V_2 = V_{R2} = V_E - (-V_{cc}) = 0,7 \text{ V} - (-10 \text{ V}) = +9,3 \text{ V}.$$

Điều chỉnh biến trở R_4 để có $V_P = 0,7 \text{ V}$ so với đất hoặc +9,3 V so với $-V_{cc}$, khi đó điện áp đặt vào điện kế sẽ bằng 0, kim đồng hồ chỉ 0.



Hình 2-16. Sơ đồ vôn kế mạch gánh emiter với mạch bổ chính sụt áp trên tiếp giáp E-B

– Bây giờ giả sử điện áp lối vào là $V_i = 5V$. Lúc này điện áp emiter sẽ là:

$$V_E = 5V - 0,7V = 4,3 V;$$

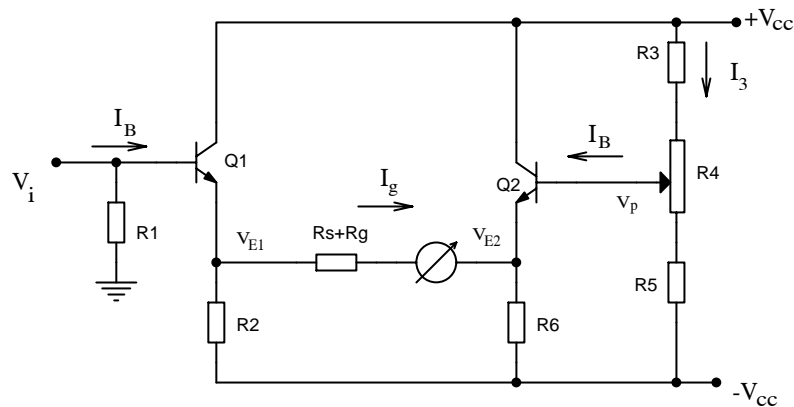
và: $V_2 = V_E - (-V_{cc}) = 4,3 V - (-10 V) = 14,3 V$.

Điện áp đặt vào máy đo sẽ là:

$$V_g = V_E - V_p = 4,3 V - (-0,7 V) = 5 V.$$

Như vậy toàn bộ giá trị của điện áp vào đặt vào đồng hồ, mạch trên đã khử được sai số do sụt áp trên tiếp giáp E-B của transistor.

– *Nhận xét.* Kết quả tính toán ở trên chỉ đúng khi cho rằng điện áp của bộ chia áp V_p không bị ảnh hưởng bởi dòng của máy đo. Điều này chỉ đúng nếu dòng qua bộ chia áp (I_3) lớn hơn nhiều lần dòng lệch cực đại của điện kế (I_g), Nghĩa là: $I_3 \gg I_g$. Tuy nhiên nếu điều kiện này thực hiện sẽ gây tổn hao nguồn DC. Để khắc phục nhược điểm này, người ta dùng một mạch gánh emiter trên Q_2 như sơ đồ hình 2-17



Hình 2-17. Mạch vôn kế thực tế với các mạch bổ chính trên transistor và cầu phân áp

Thực vậy, giả sử ta có vôn kế với các mạch bổ chính như hình 2-17. Trong đó $R_2 = 3,9k\Omega$, $R_6 = 3,9k\Omega$, $R_3 = 2,7k\Omega$, $R_4 = 1k\Omega$, $R_5 = 2,2 k\Omega$ và $R_s + R_g = 1k\Omega$. Dòng lệch toàn thang của điện kế là $I_g = 1mA$; Điện áp nguồn nuôi $\pm V_{CC} = \pm 12V$. Các transistor loại Si có $\beta = 100$.

Ta hãy xác định các tham số tĩnh của sơ đồ: V_p , I_{E1} , I_{E2} , I_3 và I_B khi điện áp vào $V_i = 0$.

Ta có khi $V_i = 0V$ thì:

$$V_{B2} = V_{B1} = 0V;$$

$$V_p = V_{B2} = 0V;$$

$$V_{R2} = V_i - V_{BE} - (-V_{CC}) = 0 - 0,7V - (-12V) = 11,3V;$$

$$I_{E1} = V_{R2}/R_2 = 11,3 V / 3,9 k\Omega \approx 2,9 mA;$$

$$I_{E1} = I_{E2} = 2,9 mA;$$

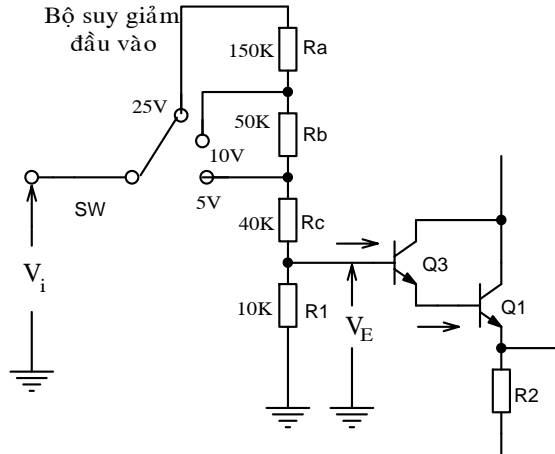
$$I_3 \approx \frac{V_{cc} - (-V_{cc})}{R_3 + R_4 + R_5} = \frac{12V - (-12V)}{2,7k\Omega + 1k\Omega + 2,2k\Omega} = 4,07mA$$

và: $I_B \approx I_E / \beta = 2,9 mA / 100 = 29 \mu A$

Như vậy thỏa mãn điều kiện $I_B = 29 \mu A \ll I_3 = 4,07mA$.

3.2.3. Mạch suy giảm dần đầu vào

Để thay đổi tầm đo cho vôn mét, người ta mắc bộ phân áp lối vào như sơ đồ chỉ ra trên hình 2-18.



Hình 2-18. Mạch

suy giảm đầu vào

Mạch chia áp gồm các điện trở R_1, R_a, R_b và R_c cho phép chia một cách chính xác điện áp cần đo trước khi tác động vào transistor lối vào. Mạch suy giảm đảm bảo khi tác dụng điện áp vào bất kỳ lối vào nào thì mức tối đa của điện áp lối vào transistor V_B luôn luôn là 1V. Ví dụ ở thang đo 25V:

$$V_B = V_i \frac{R_1}{R_1 + R_a + R_b + R_c} = 25 V \frac{10 K\Omega}{10 K\Omega + 150 K\Omega + 50 K\Omega + 40 K\Omega} = 1 V$$

Như vậy, tùy thuộc vào khoảng đo đã chọn mà vị trí toàn thang đo của dụng cụ được tính là 25 V, 10 V hay 5 V.

Để tăng điện trở vào của đồng hồ, người ta dùng thêm một transistor Q_3 mắc Daclington với Q_1 . Như vậy dòng đáy Q_1 sẽ là dòng emiter của Q_3 . Giả sử chọn hệ số khuếch đại dòng của Q_1 và Q_3 là như nhau: $\beta_1 = \beta_3 = 100$.

Từ hình vẽ ta có:

$$I_{B3} = I_{B1} / \beta_3 = I_{E1} / \beta_1 \cdot \beta_3;$$

Với dòng emiter $I_{E1} = 2,9 mA$ như trong ví dụ ở phần trên thì ta có:

$$I_{B3} = \frac{2,9 mA}{100 \times 100} = 0,29 \mu A$$

Khi với mình Q_1 trong mạch thì:

$$I_{B1} = \frac{2,9 \text{ mA}}{100} = 29 \mu\text{A}$$

Với điện áp lối vào $V_B = 1 \text{ V}$, điện trở vào của mạch sẽ là:

$$R_i = \frac{1 \text{ V}}{29 \mu\text{A}} \approx 34 \text{ k}\Omega$$

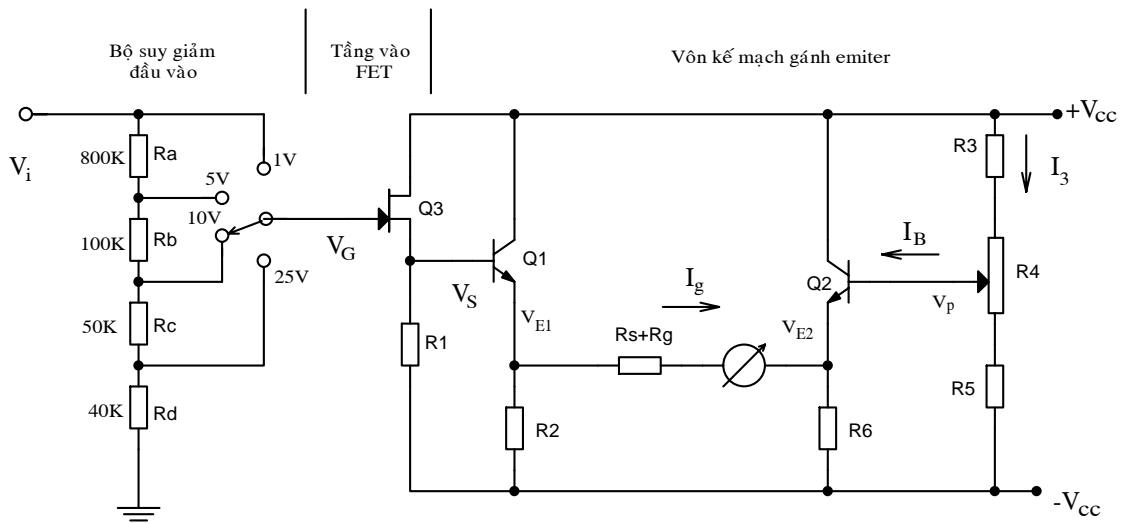
Khi mắc thêm transistor Q_3 , điện trở vào của đồng hồ sẽ là:

$$R_i = \frac{1 \text{ V}}{0,29 \mu\text{A}} \approx 3,4 \text{ M}\Omega;$$

Như vậy nhờ mắc thêm Q_3 , trở kháng vào của đồng tăng thêm 100 lần.

3.3. Kế đầu vào JFET.

Các transistor trường JFET có điện trở vào rất lớn, nếu mắc một FET đầu vào của vôn kế gánh emitter thì sẽ tăng điện trở vào của vôn mét lên rất nhiều. Sơ đồ mạch vôn kế đầu vào FET cho trên hình 2-19



Hình 2-19. Vôn kế đầu vào FET

Vì dòng cực cổng của JFET nhỏ hơn $50 \mu\text{A}$, nên điện trở tối đa $1 \text{ M}\Omega$ thường được dùng để định thiên cực cổng cho FET. Trên hình 2-19, các điện trở của bộ suy giảm lối vào có điện trở tổng cộng là $1 \text{ M}\Omega$. Với cách mắc như vậy thì điện trở vào của vôn kế luôn luôn là $1 \text{ M}\Omega$, và điện áp vào của FET luôn luôn là 1 V khi tín hiệu vào cực đại đối với thang đo bất kỳ.

Thực vậy, ví dụ ở thang đo 10 V , ta có:

$$V_G = 10 \text{ V} \times \frac{R_C + R_d}{R_a + R_b + R_c + R_d} = 10 \times \frac{60 + 40}{800 + 100 + 60 + 40} = 1 \text{ V}.$$

Điện trở vào do mạch tạo ra đối với điện áp cần đo là điện trở toàn phần của bộ suy giảm, bằng $1 \text{ M}\Omega$.

- Ví dụ: Cho vôn kế đầu vào FET như hình 2-19, trong đó $R_1 = 10 \text{ k}\Omega$, $R_2 = 5,6 \text{ k}\Omega$, $R_6 = 5,6 \text{ k}\Omega$, $R_3 = 1,2 \text{ k}\Omega$, $R_4 = 2 \text{ k}\Omega$, $R_5 = 2,7 \text{ k}\Omega$ và $R_s + R_g = 1 \text{ k}\Omega$. Dòng lệch toàn thang của điện kế là 1 mA . Nguồn nuôi $\pm V_{cc} = \pm 12 \text{ V}$. Các transistor có $\beta = 100$.

Điện áp cổng nguồn của FET là $V_{GS} = -5V$. Hãy xác định các tham số tĩnh của sơ đồ: V_P , I_S , I_{E1} , I_{E2} và I_3 khi $V_G = 0$. Xác định số chỉ của đồng hồ khi $V_i = 7,5V$ và máy đo để ở thang đo 10V.

3.3.1. Ta có: khi $V_G = 0$, thì

$$V_S = V_G - V_{GS} = 0V - (-5V) = 5V,$$

$$V_{R1} = V_S - (-V_{cc}) = 5V - (-12V) = 17V,$$

$$I_S = V_{R1}/R_1 = 17V / 10K\Omega = 1,7mA,$$

$$V_P = V_S = 5V; V_{R2} = V_S - V_{BE} - (-V_{cc}) = 5V - 0,7V - (-12V) = 16,3V;$$

$$I_{E1} = I_{E2} \approx 2,9mA;$$

$$I_B = I_E / \beta = 2,9mA / 100 = 29\mu A$$

$$I_3 = \frac{V_{cc} - (-V_{cc})}{R_3 + R_4 + R_5} = \frac{12V - (-12V)}{1,2K\Omega + 2K\Omega + 2,7K\Omega} \approx 4,1mA$$

Như vậy ta có điều kiện thỏa mãn $I_B \ll I_3$.

3.3.2. Ở khoảng đo 10V, khi điện áp vào là 7,5V thì:

$$V_G = V_i \frac{R_c + R_d}{R_a + R_b + R_c + R_d} = 7,5V \cdot \frac{60K\Omega + 40K\Omega}{800K\Omega + 100K\Omega + 60K\Omega + 40K\Omega} = 0,75V$$

$$V_S = V_G - V_{GS} = 0,75V - (-5V) = 5,75V,$$

$$V_{E1} = V_G - V_{BE} = 0,75V - 0,7V = 0,05V,$$

$$V_{E2} = V_P - V_{BE} = 5V - 0,7V = 4,3V,$$

Điện áp đặt vào cơ cấu đo sẽ là:

$$V = V_{E1} - V_{E2} = 0,05V - 4,3V = -4,25V = V_G;$$

$$I_g = \frac{V}{R_s + R_m} = \frac{0,75V}{1K\Omega} = 0,75mA \text{ (75\% toàn thang đo)}.$$

Như vậy ở thang đo 10V, toàn thang độ là 10V, nên 75% của toàn thang đo sẽ đọc là 7,5V.

3.4. Vôn kế transistor khuếch đại.

Để đo các điện áp nhỏ cần khuếch đại lên đến giá trị cần thiết trước khi đưa vào cơ cấu đo. Nói cách khác phải mở rộng thang đo của vôn kế và tăng độ nhạy của đồng hồ. Sử dụng các linh kiện điện tử, bán dẫn hoặc dùng kỹ thuật toán để thiết kế các mạch khuếch đại.

3.4.1.. Mạch vôn kế dùng kỹ thuật khuếch đại vi sai.

Mạch vôn kế khuếch đại vi sai dùng để đo những điện áp rất nhỏ. Sơ đồ nguyên lý của vôn kế chỉ ra trên hình 2-20. Ở đây các điện trở R_1 và R_6 phân cực đáy cho Q_1 và Q_2 ở thế đất khi điện áp vào bằng 0. Lúc này sụt áp trên điện trở R_4 là:

$$V_{R4} = 0 - V_{BE} - (-V_{cc}).$$

Dòng chảy qua R_4 là:

$$I_{E1} + I_{E2} = V_{R4} / R_4.$$

Để thấy các dòng $I_{E1} = I_{E2}$ khi $V_i = 0$. Vì $I_c \approx I_E$ nên ta có:

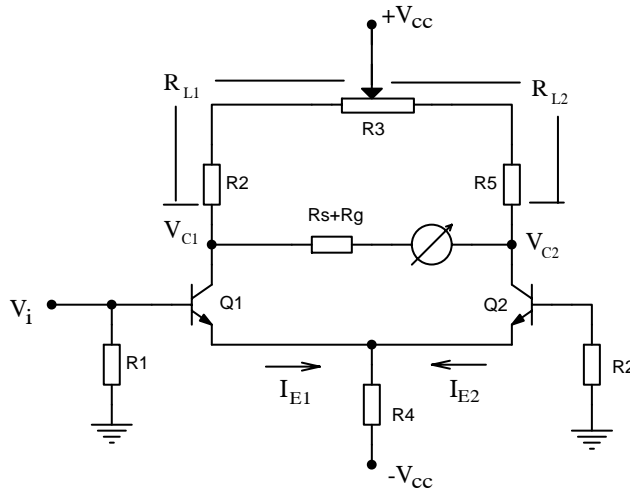
$$I_{C1} = I_{C2} \approx (I_{E1} + I_{E2}) / 2;$$

Và :

$$V_{C1} = V_{CC} - I_{C1} R_{L1} = V_{CC} - I_{C1} \left(R_2 + \frac{R_3}{2} \right);$$

$$V_{C2} = V_{CC} - I_{C2} R_{L2} = V_{CC} - I_{C2} \left(R_2 + \frac{R_3}{2} \right);$$

Điện áp đặt vào cơ cấu đo: $V = V_{C1} - V_{C2}$



Hình 2-20. Mạch von kế khuếch đại vi sai

Khi $V_i = 0$, $I_{C1} = I_{C2}$ và $V_{C1} = V_{C2}$, điện áp đặt vào máy đo bằng 0.

Trên sơ đồ biến trở R_3 được dùng để điều chỉnh mức “zero” của đồng hồ. Nhờ R_3 có thể điều chỉnh để hai nửa vi sai hoàn toàn cân bằng về mặt tải và do đó dòng chạy qua hai transistor, tức là điều chỉnh được V_{C1} và V_{C2} .

Giả sử tác dụng vào đáy Q_1 một điện áp dương nhỏ làm dòng I_{C1} tăng lên. Dòng I_{C1} tăng lên bao nhiêu thì dòng I_{C2} giảm xuống bấy nhiêu do 2 nửa mắc vi sai, và điều đó khiến V_{C1} giảm và V_{C2} tăng lên. Kết quả là chênh lệch điện áp đặt vào máy đo sẽ tăng lên gấp đôi.

Ta có : $V = V_{C1} - V_{C2} = A_V \cdot V_i$

Trong đó A_V là hệ số khuếch đại điện áp của mạch: $A_V = \frac{h_{fe} R_L}{h_{ie}}$;

$h_{fe} = \beta$ – Hệ số khuếch đại dòng điện;

$h_{ie} = R_{BE}$ – Điện trở base-emiter của tranzistor khi nhìn từ đáy của transistor.

Thông thường giá trị $h_{ie} = 1-2 \text{ K}\Omega$ đối với dòng xoay chiều.

– Ví dụ 1: Mạch von kế khuếch đại vi sai như hình 2-20. $R_2 = R_5 = 4,7\text{K}\Omega$, $R_3 = 500\Omega$, $R_4 = 3,3\text{K}\Omega$, $\pm V_{CC} = \pm 15\text{V}$. Hãy xác định các mức dòng và áp trong mạch ở chế độ tĩnh (khi $V_i = 0$).

Ta có: khi $V_i = 0$, $V_{B1} = V_{B2} = 0$;

$$I_{E1} + I_{E2} = \frac{0 - V_{BE} - (-V_{CC})}{R_4} = \frac{0 - 0,7V - (-15V)}{3,3K\Omega} = 4,33mA$$

Và: $I_{E1} = I_{E2} = \frac{4,33mA}{2} = 2,17mA$

$$I_{C1} = I_{C2} \approx I_E = 2,17mA$$

$$V_{RL1} = V_{RL2} = I_C (R_2 + R_3/2) = 2,17mA (4,7K\Omega + 500\Omega/2) = 10,7V$$

$$V_{C1} = V_{C2} = V_{CC} - V_{RL} = 15V - 10,7V = 4,3V.$$

-Ví dụ 2: Các tham số của mạch vôn kế khuếch đại vi sai như ví dụ 1. Các transistor có $h_{fe} = 80$, $h_{ie} = 1,5K\Omega$. Cơ cấu đo có dòng lệch toàn thang là $I_g = 100\mu A$, điện trở khung dây là $R_g = 1,2K\Omega$. Hãy tính giá trị điện trở phụ R_S để kim điện kế chỉ độ lệch toàn thang khi điện áp vào $V_i = 10mV$.

Ta có:

$$A_V = \frac{h_{fe} R_L}{h_{ie}} = \frac{h_{fe} (R_2 + \frac{1}{2} R_3)}{h_{ie}} = 264$$

Điện áp đặt vào cơ cấu đo sẽ là:

$$V = A_V \cdot V_i = 264 \cdot 10mA = 2,64V.$$

$$I_g = V / (R_g + R_S)$$

$$R_S = V / I_g - R_g = 2,64V / 100\mu A - 1,2K\Omega = 25,2K\Omega.$$

3.4.2. Mạch vôn kế dùng khuếch đại hồi tiếp.

Sơ đồ nguyên lý mạch của vôn kế khuếch đại hồi tiếp chỉ ra trên hình 2-21. Trong đó Q_1 và Q_2 được mắc như bộ khuếch đại vi sai với nguồn dòng hằng được thiết kế $I = 2mA$;

$$Ta\ có\ I = I_{C1} + I_{C2} = 2I_{C1} = 2I_{C2} = 2mA;$$

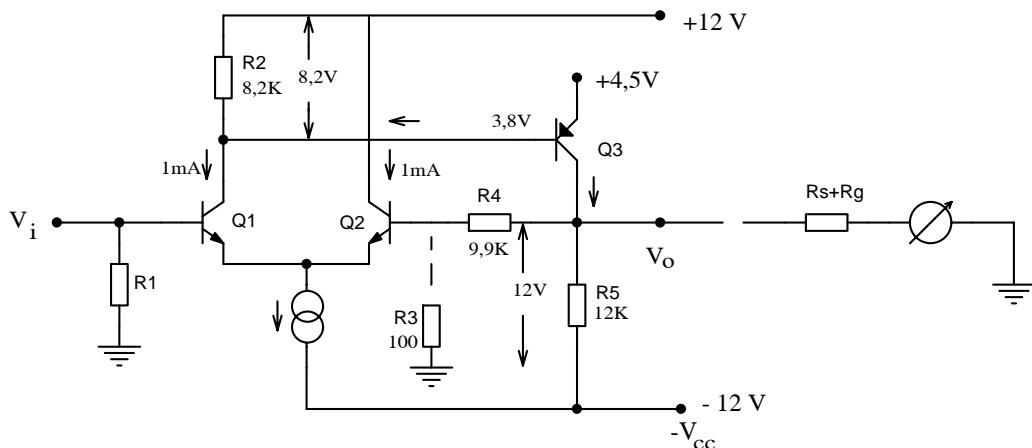
Sụt áp trên điện trở R_2 là:

$$V_{R2} = I_{C1} R_2 = 1mA \cdot 8,2K\Omega = 8,2V.$$

Thế collector của Q_1 sẽ là:

$$V_{C1} = V_{CC} - V_{R2} = 12V - 8,2V = 3,8V.$$

Vì cực đáy Q_3 được nối với collector Q_1 nên ta có: $V_{B3} = V_{C2} = 3,8V$.



Hình 2-20. Vôn kế transistor khuếch đại hồi tiếp.

Transistor Q_3 được cấp nguồn $V_{EE} = +4,5V$, điện áp tiếp giáp B-E của Q_3 là $0,7V$. Nếu mạch thiết kế để sao cho $I_{C3} = 1mA$, thì sụt áp trên R_5 sẽ là:

$$V_{R5} = I_{C3}R_5 = 1mA \cdot 12K\Omega = 12V;$$

$$\text{Và } V_{C3} = -V_{CC} + V_{R5} = -12V + 12V = 0V.$$

$$V_{B2} \equiv V_{C3} = 0V.$$

Như vậy thế cực đáy của Q_1 và Q_2 đều bằng $0V$ khi điện áp vào $V_i = 0$.

Với cách mắc Q_3 như vậy làm cho điện áp base Q_2 luôn luôn cân bằng với điện áp base của Q_1 . Thật vậy, ta giả sử rằng $V_{B2} < V_{B1}$, dẫn tới dòng $I_{C2} < I_{C1}$ và làm cho V_{R2} tăng lên, khiến V_{C1} giảm, dòng đáy I_{B3} tăng, I_{C3} tăng và V_{R5} tăng làm cho V_{C3} tăng kéo V_{B2} tăng trở lại. Ngược lại, nếu $V_{B2} > V_{B1}$ thì quá trình hồi tiếp sẽ làm cho I_{C3} giảm, V_{C3} giảm và kéo V_{B2} giảm xuống bằng V_{B1} .

Như vậy trong mọi trường hợp thế đáy Q_1 và Q_3 luôn tự động cân bằng lẫn nhau. Nếu thế đáy của Q_1 tăng lên cao hơn hoặc xuống thấp hơn mức 0 thì đáy của Q_2 cũng biến đổi lặp lại đúng như vậy. Nếu mắc máy đo vào đầu ra như trên hình vẽ 2-20, mạch sẽ hoạt động giống như một vôn kế mạch gánh emitter tuyệt vời. Để mạch có thể hoạt động tốt các transistor Q_1 và Q_2 phải hoàn toàn giống nhau.

Bây giờ giả sử mắc thêm một điện trở $R_3 = 100\Omega$ (đường chấm chấm), mạch vẫn duy trì trạng thái cân bằng thế đáy của Q_2 và Q_1 .

Khi tác dụng vào đáy Q_1 điện áp $V_i = 10mV$, đầu ra cũng tăng tới mức điện áp $V_{B2} = 10mV$. Vì R_3 và R_4 là bộ chia áp nên điện áp trên điện trở ($R_3 + R_4$) là:

$$V_o = 10mV \cdot \frac{R_3 + R_4}{R_3}$$

$$\text{Hay } V_o = V_i \cdot \frac{R_3 + R_4}{R_3} = 10mV \cdot \frac{9,9K\Omega + 100\Omega}{100\Omega} = 1V;$$

Như vậy điện áp vào $10mV$ đã được khuếch đại lên thành điện áp ra $1V$, và độ lớn $1V$ có thể đưa vào cơ cấu đo. Độ khuếch đại của mạch là:

$$A_v = \frac{R_3 + R_4}{R_3}$$

–*Ví dụ:* Mạch vôn kế khuếch đại hồi tiếp như hình 2-21 sử dụng điện kế từ điện có dòng lệch toàn thang $I_g = 1mA$. Điện trở của mạch máy đo là $R_s + R_g = 1K\Omega$. Hãy xác định điện áp đầu vào khi kim máy đo chỉ 25% độ lệch toàn thang, tính dòng I_{C3} lúc đó.

Ta có khi điện kế chỉ 25% độ lệch toàn thang có nghĩa là dòng qua máy đo lúc này bằng:

$$I_g = 25\% 1mA = 0,25mA;$$

$$\text{Điện áp ra: } V_o = I_g (R_s + R_m) = 0,25mA \cdot 1K\Omega = 250mV;$$

Điện áp vào:

$$V_i = V_{R3} = V_o \frac{R_3}{R_3 + R_4} = 250mV \cdot \frac{100\Omega}{100\Omega + 9,9K\Omega} = 2,5mV.$$

Dòng trên collector Q₃ sẽ là:

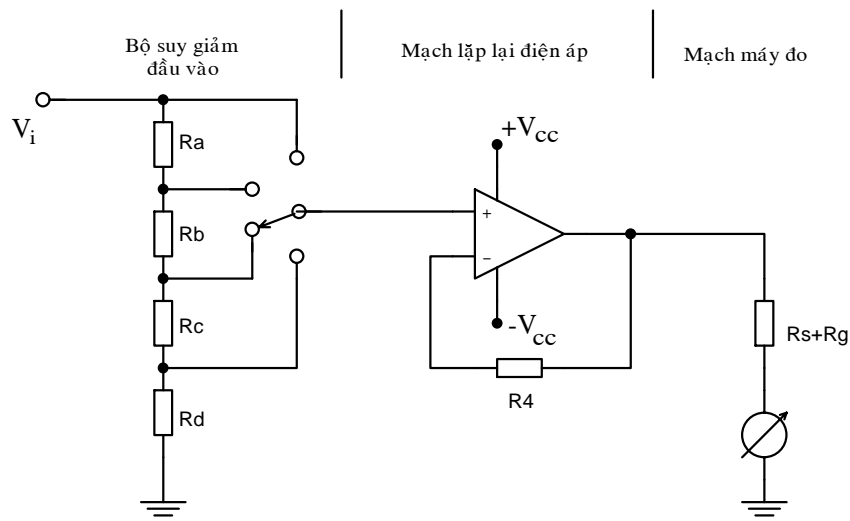
$$I_{C3} = I_{R4} + I_{R5} + I_g = \frac{V_o}{R_3 + R_4} + \frac{V_o - (-V_{CC})}{R_5} + I_g$$

$$= \frac{250mA}{100\Omega + 9,9K\Omega} + \frac{250mV - (-12V)}{12K\Omega} + 0,25mA \approx 1,3mA$$

3.5. Vôn kế sử dụng mạch khuếch đại thuật toán (OP- AMP).

3.5.1. Vôn kế dùng mạch khuếch đại lặp lại.

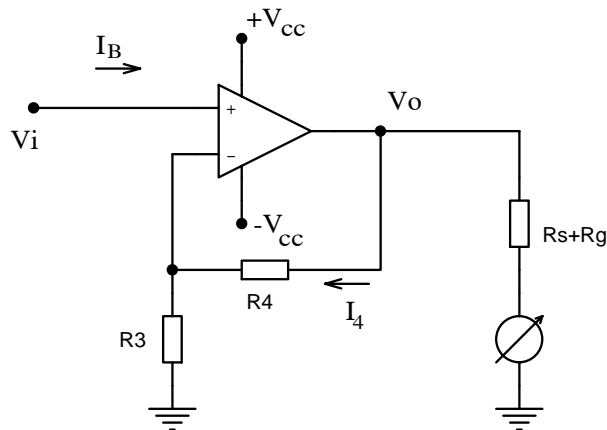
Sơ đồ của vôn kế trên khuếch đại thuật toán mắc theo kiểu lặp lại điện áp như trên hình 2-22. Tầng lặp lại điện áp dùng OP-AMP có ưu điểm là mạch đơn giản, trở kháng lối vào rất lớn, trở kháng ra nhỏ để phối hợp với mạch đo.



Hình 2-22. Vôn kế dùng mạch khuếch đại thuật toán

3.5.2. Vôn kế khuếch đại trên OP-AMP.

Đối với các tín hiệu điện áp nhỏ cần phải khuếch đại lên mức cần thiết trước khi đưa vào mạch đo. Sơ đồ mạch vôn kế khuếch đại cơ bản như hình 2-23.



Hình 2-23. Vôn kế khuếch đại trên OP-AMP

Mạch mắc theo kiểu khuếch đại không đảo. Hệ số khuếch đại của mạch phụ thuộc vào tỷ số của mạch phân áp trên R_3 và R_4 :

$$A_V = 1 + \frac{R_4}{R_3} \quad (2-17)$$

Dòng qua bộ phân áp I_4 được chọn lớn hơn rất nhiều so với dòng vào I_B , do đó dòng I_B không có ảnh hưởng lớn tới điện áp hồi tiếp. Điện trở toàn phần $R_3 + R_4$ được tính như sau:

$$R_3 + R_4 = V_o / I_4 \quad (2-18)$$

Vì $V_{R_3} = V_i$ nên:

$$R_3 = V_i / I_4 \quad (2-19)$$

-Ví dụ: Sơ đồ của một vôn kế khuếch đại trên OP-AMP như hình 2-23. Hệ số khuếch đại điện áp của OP-AMP là $A_V = 200.000$ và dòng định thiên vào $I_B = 0,2 \mu A$. Điện áp cần đo có giá trị cực đại 20 mV ; Cơ cấu đo có dòng lệch toàn thang là $I_g = 100 \mu A$, $R_S + R_g = 10 \text{ K}\Omega$. Hãy xác định các giá trị thích hợp của R_3 và R_4 và tính điện trở vào của vôn kế.

Từ hình vẽ ta có: Điều kiện đặt ra là $I_4 \gg I_B$, Ta chọn:

$$I_4 = 1000 I_B = 1000 \cdot 0,2 \mu A = 0,2 \text{ mA}$$

Tại độ lệch toàn thang đo: $I_g = 100 \mu A$ và:

$$V_o = I_g (R_S + R_g) = 100 \mu A \cdot 10 \text{ K}\Omega = 1 \text{ V}.$$

Ta có:

$$R_3 + R_4 = V_o / I_4 = 1 \text{ V} / 0,2 \text{ mA} = 5 \text{ K}\Omega$$

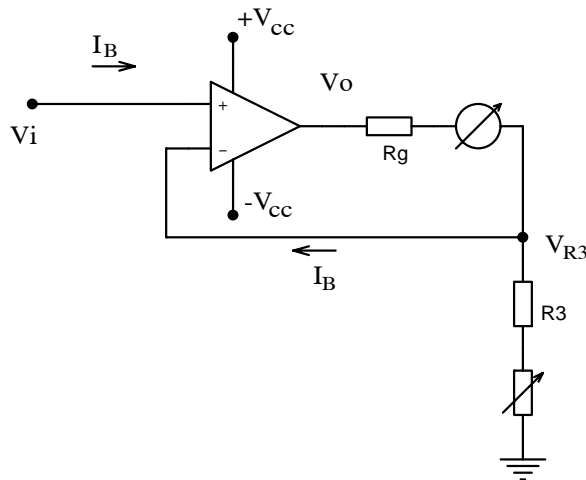
$$R_3 = V_i / I_4 = 20 \text{ mV} / 0,2 \text{ mA} = 100 \Omega;$$

$$R_4 = (R_3 + R_4) - R_3 = 5 \text{ K}\Omega - 100 \Omega = 4,9 \text{ K}\Omega;$$

Điện trở vào của mạch đo: $R_i = V_i / I_B = 20 \text{ mV} / 0,2 \mu A = 100 \text{ K}\Omega$.

3.5.3. Vôn kế sử dụng mạch biến đổi điện áp thành dòng điện.

Sơ đồ nguyên lý mạch chỉ ra trên hình 2-24.



Hình 2-24. Vôn kế sử dụng mạch biến đổi điện áp thành dòng điện

Với mạch khuếch đại không đảo, điện áp trên R_3 (V_{R3}) luôn biến đổi lặp lại giá trị của điện áp vào. Như vậy dòng chạy qua điện kế sẽ là:

$$I = \frac{V_i}{R_3} \tag{2-20}$$

Nếu biết dòng lệch toàn thang của điện kế là I_g thì giá trị của điện trở R_3 sẽ được tính:

$$R_3 = V_i / I_g \tag{2-21}$$

Điện trở R_3 thường được thiết kế thành một phần cố định và một phần là biến trở có thể điều chỉnh được. Với cách mắc như vậy ta dễ dàng chuẩn độ được thang đo của đồng hồ.

- Ví dụ: Cho mạch vôn kế sử dụng mạch biến đổi điện áp thành dòng điện như hình 2-24. Cơ cấu đo có dòng lệch toàn thang là $I_g = 1\text{mA}$, $R_g = 100 \Omega$. Hãy tính giá trị của điện trở R_3 sao cho với điện áp vào là $V_i = 1\text{V}$ thì kim điện kế chỉ độ lệch toàn thang. Xác định điện áp tối đa ở đầu ra của OP-AMP.

Ta có :

$$R_3 = V_i / I_g = 1\text{V} / 1\text{mA} = 1\text{k}\Omega$$

$$V_o = I(R_3 + R_g) = 1\text{mA} (1\text{k}\Omega + 100 \Omega) = 1,1 \text{V}.$$

3.6. Đo điện áp xoay chiều.

Do cơ cấu từ điện chỉ đo được các điện áp một chiều. Để dụng cụ có thể đo được điện áp dòng xoay chiều, người ta sử dụng các mạch chỉnh lưu nửa chu kỳ hoặc cả chu kỳ trên các linh kiện bán dẫn. Đối với các điện áp xoay chiều thấp cần được khuếch đại lên trước khi chỉnh lưu và đưa vào mạch đo. Tùy thuộc vào trị số điện áp cần đo mà thiết kế mạch tách sóng tương ứng:

- Tách sóng đỉnh (hoặc biên độ);

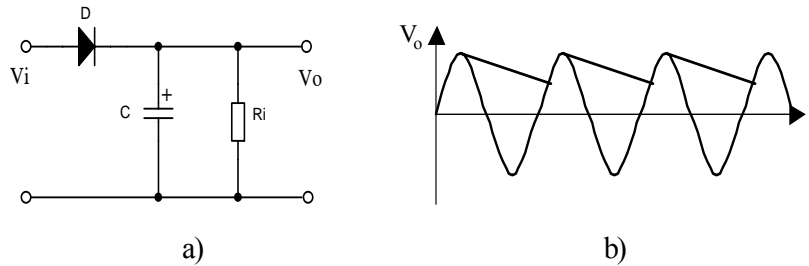
- Tách sóng trung bình;
- Tách sóng hiệu dụng.

3.6.1. Các mạch tách sóng đỉnh.

Trong mạch tách sóng đỉnh, biên độ của điện áp ra tỉ lệ với trị số biên độ điện áp vào: $V_o = |V_{i\max}|$. Có 3 kiểu tách sóng đỉnh:

a) Tách sóng đỉnh ngõ vào diode.

Sơ đồ nguyên lý của mạch tách sóng đỉnh ngõ vào diode trên hình 2-25, a.



Hình 2-25

Khi $V_i > V_C$ (thế trên tụ), diode D dẫn, tụ C được nạp tới $V_{i\max}$.

Khi $V_i < V_C$, diode D bị khóa, tụ C xả điện qua điện trở R_i . Điện áp lối ra biến đổi theo quy luật:

$$V_o = V_{i\max} \cdot e^{-\frac{t}{R_i C}} \tag{2-22}$$

Nếu R_i lớn thì $V_o \cong V_{i\max}$.

-*Nhận xét.* Mạch khảo sát mắc phải sai số do thế phân cực thuận cho diode: V_D , đồng thời phụ thuộc vào điện trở thuận R_{th} và điện trở nghịch R_{ng} của diode.

- Khi $V_i > V_D$, diode mới dẫn. Khi diode dẫn thì điện trở thuận R_{th} của diode thay đổi theo dòng đi qua diode, dẫn tới làm thay đổi thời hằng của mạch nạp $\tau_n = R_{th}C$.
- Do tồn tại điện trở nghịch của diode R_{ng} mắc song song với R_i , nên khi diode ngưng dẫn, tụ C xả qua điện trở $R_i // R_{ng}$, dẫn đến làm thay đổi thời hằng của

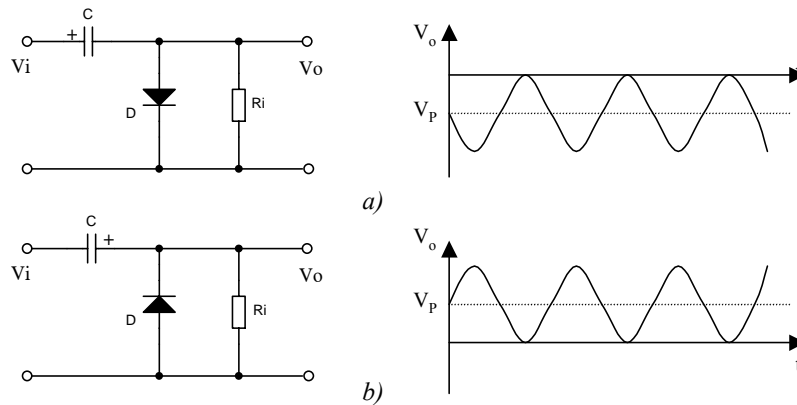
mạch phóng $\tau_p = \frac{R_i R_{ng}}{R_i + R_{ng}} \cdot C$.

b) Tách sóng đỉnh ngõ vào tụ. (Phương pháp mạch ghim điện áp).

+ Mạch ghim đỉnh dương (hình 2-26, a)

- Ở bán kỳ dương của điện áp tín hiệu, D thông, tụ C được nạp tới trị đỉnh V_P .

. – Ở bán kỳ âm, diode D khóa, thế atốt của D bằng thế vào hình sin cộng với V_P , kết quả mức DC của điện áp ra bị dịch xuống dưới trục hoành một mức bằng V_P . Nếu mắc lối ra với cơ cấu đo, ta sẽ đo được trị trung bình của điện áp V_o , tức giá trị đỉnh V_P .



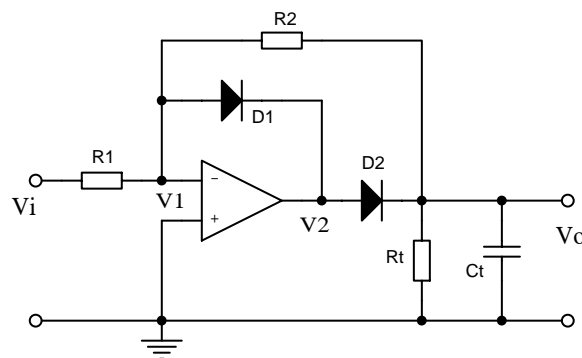
Hình 2-26. Phương pháp mạch ghim điện áp

+ Mạch ghim đỉnh âm (hình 2-26, b).

Sơ đồ ghim đỉnh âm chỉ ra trên hình 2-26, b. Hoạt động của mạch tương tự như ở sơ đồ ghim đỉnh dương. Ở bán kỳ âm tín hiệu D thông, C nạp tới trị đỉnh V_P với cực tính như hình vẽ. Ở bán kỳ dương của tín hiệu, D khóa, điện áp ra trên tải R_i bằng thế vào hình sin cộng với V_P ,

c) Mạch tách sóng biên độ dùng OP-AMP.

Các mạch tách sóng đỉnh (hoặc biên độ) ở trên đều mắc phải sai số do thế phân cực thuận cho diode V_D , do vậy khi điện áp tín hiệu bé gây méo phi tuyến đáng kể. Hiện nay trong các thiết bị đo người ta dùng phổ biến các mạch tách sóng biên độ trên khuếch đại thuật toán (hình 2-27).



Hình 2-27. Tách sóng biên độ trên OP-AMP

Mạch mắc theo sơ đồ khuếch đại đảo. Ở những nửa chu kỳ dương của điện áp tín hiệu V_i , điện áp V_2 lối ra OP-AMP sẽ âm, diode D_1 mở, D_2 khóa. Lối ra của khuếch đại thuật toán nối với lối vào qua điện trở thuận rất nhỏ của D_1 nên tạo ra hồi

tiếp âm sâu. Kết quả điện áp trên lối ra OP-AMP bằng điện áp trên lối vào của nó và gần bằng 0. Điện áp lối ra của mạch tách sóng cũng bằng 0. Ở những nửa chu kỳ âm của điện áp điện áp V_i , thế lối ra V_2 của OP-AMP sẽ dương làm D_1 khóa và D_2 mở. Lúc này điện áp trên lối ra của mạch tách sóng sẽ xác định theo hệ thức:

$$V_o = V_2 = -V_i \cdot \frac{R_2}{R_1} \quad (2-23)$$

3.6.2. Vôn kế tách sóng trung bình.

Để đo trị trung bình của điện áp tín hiệu, người ta sử dụng mạch tách sóng trung bình. Điện áp lối ra tính theo công thức:

$$V_{tb} = \frac{1}{T} \int_0^T |v(t)| dt \quad (2-24)$$

Các phần tử tách sóng là diode Ge hoặc Si làm việc trên đoạn thẳng của đặc tuyến, do vậy tín hiệu đưa vào phải đủ lớn.

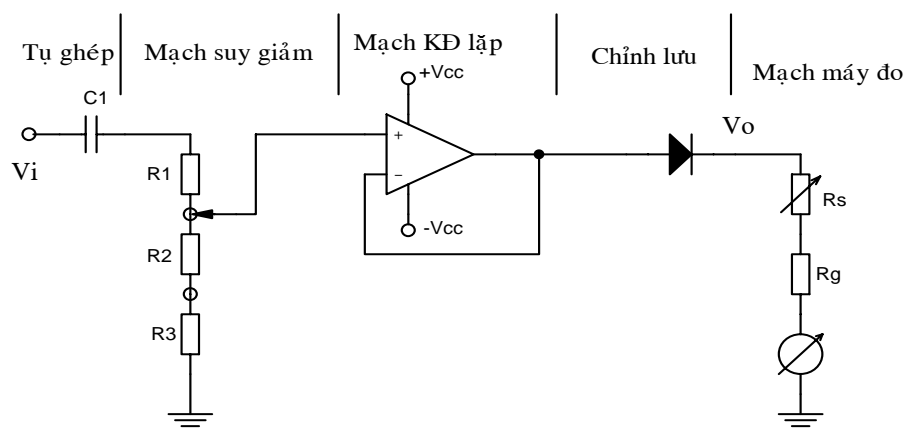
Sơ đồ mạch của một vôn kế chỉnh lưu trung bình được chỉ ra trên hình 2-28. Ở đầu vào là tụ ghép C_1 để ngăn các thành phần một chiều không mong muốn. Tín hiệu được đưa qua mạch suy giảm lối vào, sau đó qua tầng khuếch đại lặp lại trên OP-AMP để tăng trở kháng lối vào của mạch. Điện áp lối ra của mạch lặp áp được đưa qua mạch chỉnh lưu trước khi đưa tới mạch máy đo.

Vì các giá trị: trị đỉnh V_p , trị hiệu dụng V , trị trung bình V_{tb} đều có mối liên hệ với nhau, nên có thể khắc độ đồng hồ theo một trong 3 đại lượng:

$$V_p = \sqrt{2}V; \quad (2-25)$$

$$V = \frac{1}{\sqrt{2}}V_p; \quad (2-26)$$

$$V_{tb} = \frac{1}{\pi} \int_0^\pi V_p \sin \theta d\theta = \frac{2V_p}{\pi} \approx 0,6V_p \quad (2-27)$$

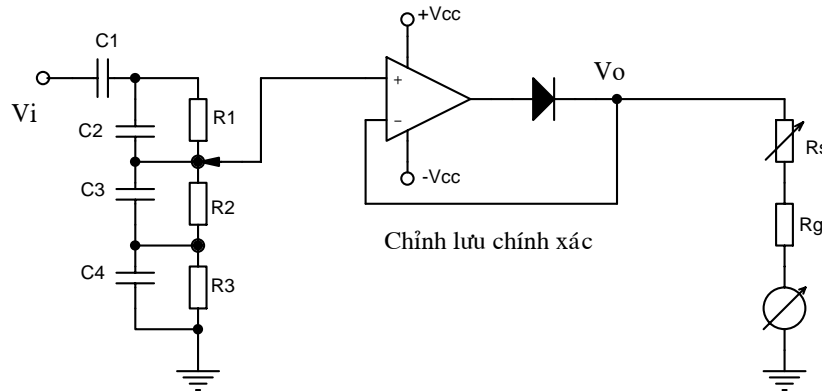


Hình 2-28. Vôn kế tách sóng trung bình

Các quan hệ trên không thay đổi đối với mọi tần số dạng sóng sin. Với các điện áp khác dạng sin phải tiến hành hiệu chỉnh.

Đối với mạch chỉnh lưu nửa sóng như hình 2-28 thì sụt áp thuận trên diode V_D sẽ gây ra sai số cho mạch đo. Khi thiết kế thường có tính đến đối với độ lệch toàn thang. Tuy nhiên, ở các điểm khác trên thang đo sẽ xuất hiện sai số do V_D gây ra, mặt khác giá trị của V_D không phải luôn luôn bằng 0,7V đối với diode Si như thường giả định, mà nó thay đổi theo nhiệt độ.

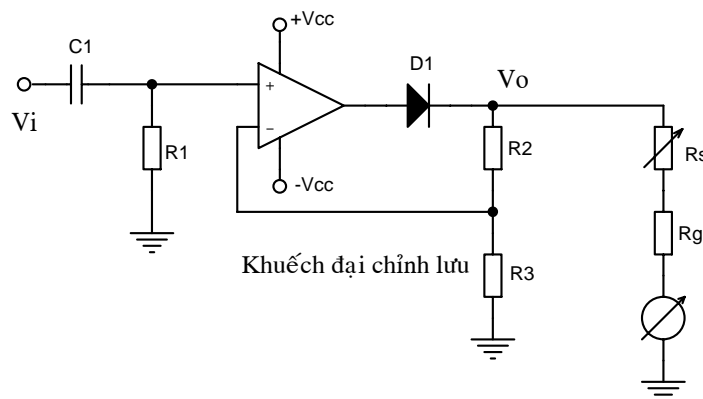
Để loại bỏ sai số do điện áp ngưỡng V_D gây ra người ta mắc diode chỉnh lưu trong vòng hồi tiếp của mạch lặp áp như hình 2-29. Kết quả đầu ra bộ chỉnh lưu nửa sóng lặp lại chính xác nửa chu kỳ dương của điện áp vào. Các tụ điện C_2, C_3 và C_4 mắc song song với các điện trở của bộ suy giảm nhằm mục đích bù trừ điện dung vào của bộ khuếch đại đối với điện áp xoay chiều.



Hình 2-29. Vôn kế sử dụng mạch chỉnh lưu chính xác

Đối với các điện áp xoay chiều nhỏ cần được khuếch đại chính xác trước khi chỉnh lưu và đưa vào mạch đo. Mạch khuếch đại chỉnh lưu nửa sóng chính xác như hình 2-30. Hệ số khuếch đại của mạch phụ thuộc tương quan giữa các điện trở của cầu phân áp R_2, R_3 :

$$A_V = \frac{R_2 + R_3}{R_3} \quad (2-28)$$



Hình 2-30. Vôn kế xoay chiều đo các tín hiệu nhỏ

Việc tính toán các điện trở phụ nối tiếp với cơ cấu đo cũng hoàn toàn tương tự như các tính toán đối với các vôn kế từ điện. Tuy nhiên trong trường hợp này, điện áp tối đa đặt vào điện kế và điện trở nối tiếp với nó là $A_V V_i$.

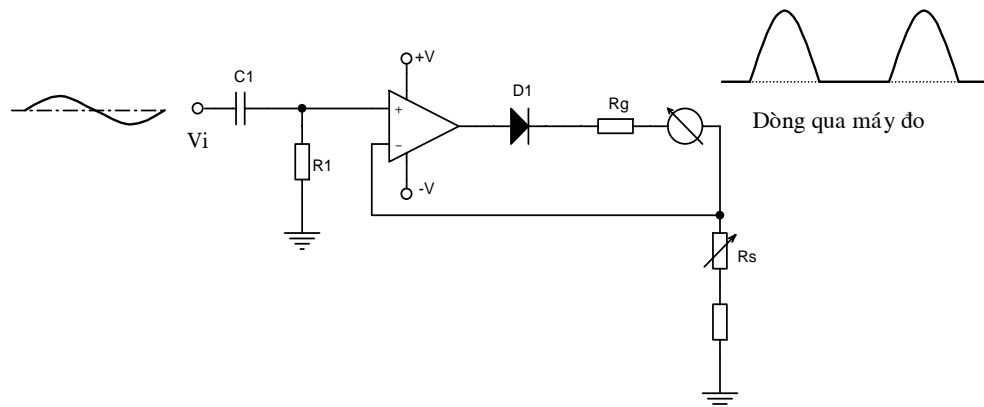
Trên hình 2-31 là mạch biến đổi điện áp thành dòng điện với bộ chỉnh lưu nửa sóng. Hoạt động của mạch tương tự như mạch hình 2-24 đối với những nửa chu kỳ dương của điện áp tín hiệu. Trong các nửa chu kỳ âm, diode bị thiên áp ngược nên khóa và không có dòng qua máy đo.

Dòng cực đại qua máy đo là:

$$I_m = \frac{V_{iP}}{R_S} \tag{2-29}$$

Dòng trung bình qua máy đo là :

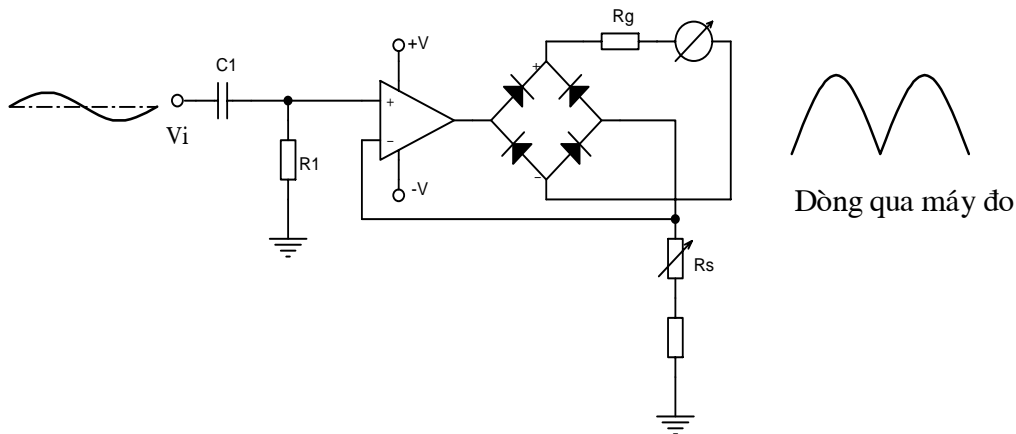
$$I_{tb} = 1/2 (0,637 I_m) \tag{2-30}$$



Hình 2-31. Mạch biến đổi điện áp thành dòng điện với chỉnh lưu nửa sóng

Để giảm tổn hao nguồn và tăng độ nhạy của mạch đo thường sử dụng mạch chỉnh lưu toàn sóng như hình 2-32. Lúc này, dòng cực đại của máy đo vẫn tính theo công thức (2-29), tuy nhiên dòng trung bình qua máy đo sẽ tăng gấp đôi, tức là:

$$I_{tb} = 0,637 I_m \tag{2-31}$$



Hình 2-32. Bộ đổi điện áp thành dòng điện với bộ chỉnh lưu toàn sóng chính xác.

3.6.3. Vôn kế tách sóng hiệu dụng.

Để đo trị hiệu dụng của điện áp tín hiệu, sử dụng các mạch tách sóng hiệu dụng. Ta có, trị hiệu dụng của điện áp tính theo công thức:

$$U = \sqrt{\frac{1}{T} \int_0^T u^2(t) dt} \quad (2-32)$$

Mạch phải thực hiện 3 chức năng: bình phương, lấy trung bình và khai căn. Muốn vậy phải có các phần tử sau:

- Phần tử tách sóng có đặc tuyến bậc 2 để làm thuật toán bình phương;
- Phần tử lọc để lấy trị trung bình;
- Phần tử thực hiện phép khai căn.

Nói chung, phương trình biểu thị dạng đặc tuyến của phần tử tách sóng có dạng:

$$I = \alpha u + \beta u^2, \quad (2-33)$$

Nếu điện áp đo là điện áp biến đổi có chu kỳ nhưng có dạng phức tạp:

$u_k = \sum_{k=1}^{\infty} U_{mk} \sin k\omega t$, thì dòng tách sóng được xác định qua đặc tuyến Vôn-ampe là:

$$i = \alpha (U_{m1} \sin \omega t + U_{m2} \sin 2\omega t + \dots) + \beta (U_{m1} \sin \omega t + U_{m2} \sin 2\omega t + \dots)^2;$$

Thực hiện các biến đổi lượng giác cần thiết, ta có thể tách riêng thành phần một chiều. Để đo dòng này ta mắc một μA song song với một tụ điện. Dòng này bằng:

$$I_o = \frac{1}{2} \beta \sum_{k=1}^{\infty} U_{ak}^2 \quad (2-34)$$

Nếu thay $U_{mk} = U_k \sqrt{2}$ & $\sum U_k^2 = U^2$. Ta có:

$$I_o = \beta U^2 \quad (2-35)$$

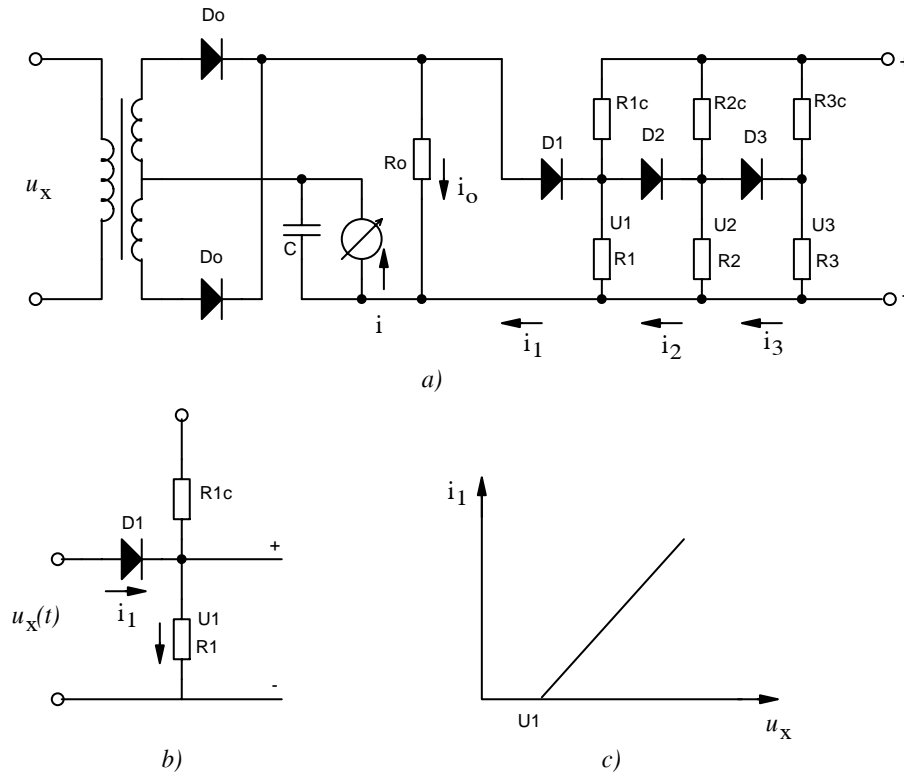
Như vậy, dòng tách sóng tỉ lệ với bình phương trị hiệu dụng của điện áp đo, nó không phụ thuộc vào dạng điện áp, do vậy vôn mét loại này có thể đo được các dạng điện áp khác nhau.

Có nhiều phương pháp tách sóng hiệu dụng khác nhau:

- Dùng hiệu ứng Hall;
- Dùng mạch tạo hàm bậc 2 trên các mắt diode.

a. Mạch tạo hàm bậc 2.

Trên hình 2-33 là sơ đồ nguyên lý của mạch tạo hàm bậc 2 nhờ các mắt điện trở – diode. Mỗi mắt được cấu tạo từ một diode và một bộ phân áp bằng điện trở (hình 2-33, b).



Hình 2-33. Mạch tách sóng hiệu dụng dùng các mắt diode

Để đơn giản, ta giả sử diode có điện trở thuận $R_{th} = 0$, và điện trở nghịch là $R_{ng} = \infty$. Như vậy sẽ không có dòng qua diode khi điện áp đặt lên nó nhỏ hơn điện áp khoá của diode (hình 2-33, c).

Các mắt diode được mắc nối tiếp với nhau bằng các mạch phân áp. Các điện trở được bố trí sao cho trị số điện áp khóa của diode sau lớn hơn trị số điện áp khóa của diode đứng trước nó:

$$U_1 < U_2 < U_3 < \dots;$$

Hoạt động của mạch như sau:

Khi điện áp vào $U_x(t) < U_1$, các diode D_1, D_2 và D_3 bị khóa. Dòng điện qua mạch R_0 và đồng hồ đo là i_0 .

Khi $U_1 < U_x(t) < U_2$, diode D_1 mở, các diode D_2 và D_3 khóa. Dòng qua đồng hồ đo là $i_0 + i_1$.

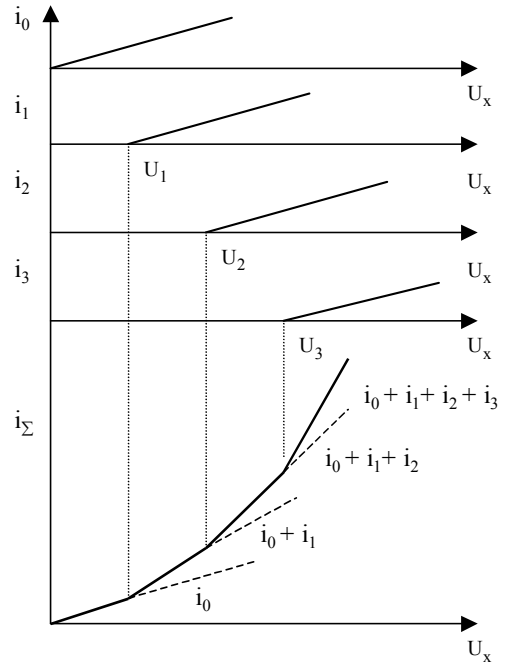
Khi $U_2 < U_x(t) < U_3$, các diode D_1, D_2 mở, D_3 khóa. Dòng qua mạch đồng hồ là bây giờ là $i_0 + i_1 + i_2$.

Khi $U_3 < U_x(t)$, các diode D_1, D_2 và D_3 đều dẫn. Dòng tổng cộng qua mạch đồng hồ sẽ là $i_0 + i_1 + i_2 + i_3$.

Kết quả đặc tính vôn – ampe của mạch biến đổi sẽ có dạng gần đúng như một nửa parabol (hình 2-34).

Nếu số mắt điện trở - diode càng nhiều thì đặc tuyến của mạch càng gần đúng bậc hai.

Các vôn mét điện tử có mạch tách sóng dùng đặc tuyến bậc hai trên cơ sở các mắt diode – điện trở như đã trình bày là B3-6, B3-18.

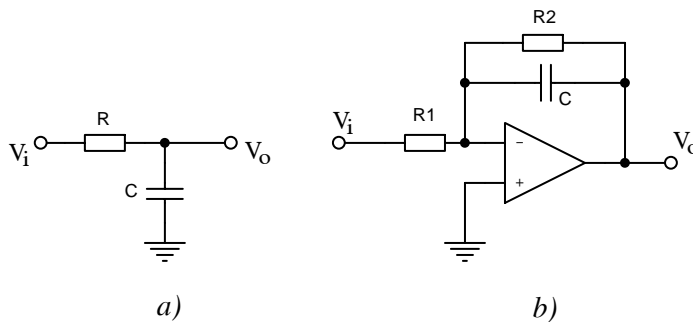


Hình 2-34.

Đặc tính vôn-ampe của mạch tạo hàm bậc hai trên các mắt diode

b. Mạch lấy trị trung bình.

Sử dụng mạch lọc RC đơn giản (hình 2-35, a) hoặc dùng kết hợp mạch khuếch đại thuật toán (hình 2-35, b).



Hình 2-35

Đối với sơ đồ hình 2-35, a ta có:

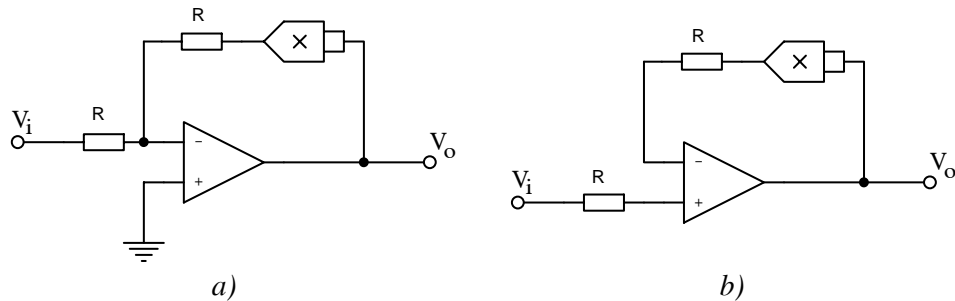
$$\frac{V_o}{V_i} = \frac{1}{R + \frac{1}{j\omega C}} = \frac{1}{1 + j\omega RC} \quad (2-36)$$

Đối với sơ đồ hình 2-35, b:

$$\frac{V_o}{V_i} = - \frac{R_2 // \frac{1}{j\omega C}}{R_1} = - \frac{R_2}{R_1} \cdot \frac{1}{1 + j\omega CR_2} \quad (2-37)$$

c) Mạch khai căn.

Mắc một mạch nhân trong vòng hồi tiếp của một mạch khuếch đại ta sẽ được điện áp lối ra là căn bậc 2 của điện áp lối vào (hình 2-36).



Hình 2-36. Mạch khai căn

Đối với hình 2-36, a ta có: $V_i = -AV_o \Rightarrow V_o = \sqrt{-\frac{V_i}{A}}$ (2-38)

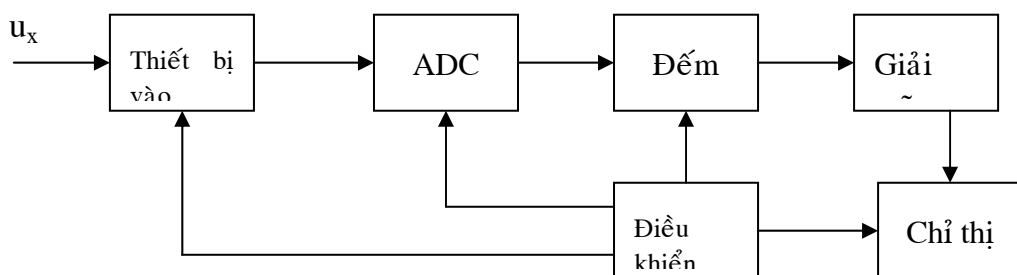
Đối với sơ đồ hình 2-36, b thì:

$$V_i = AV_o \Rightarrow V_o = \sqrt{\frac{V_i}{A}}$$
 (2-39)

§ 4. ĐO ĐIỆN ÁP BẰNG CÁC VÔN MÉT SỐ

4.1. Khái niệm chung.

Trong các vôn mét hiện số, kết quả đo được chỉ thị bằng số trên mặt của đồng hồ đo bằng một trong các bộ chỉ thị đã nói đến trong chương 1. Sơ đồ cấu trúc của một vôn mét số như hình 2-37.



Hình 2-37. Sơ đồ cấu trúc của một vôn

Thiết bị vào chứa bộ suy giảm, bộ chuyển mạch chọn thang đo, chọn dạng điện áp đo: DC hay AC. Nếu là thang đo điện áp xoay chiều thì mạch chứa cả phần tách sóng.

ADC (Analog to Digital Converter) – Khối chức năng thực hiện biến đổi điện áp tương tự lối vào sang dạng số.

Điện áp lối ra ADC là dạng mã số được đưa vào bộ đếm, kết quả đếm sẽ được đưa qua khối giải mã và đưa ra chỉ thị.

Hoạt động của các khối chức năng được điều khiển nhờ khối điều khiển chung.

Phần chức năng quan trọng nhất của vôn kế số là khối biến đổi ADC. Có nhiều phương pháp thực hiện chức năng trên, tuy nhiên trong các vôn kế thường sử dụng các phương pháp sau:

- Phương pháp biến đổi điện áp sang tần số (V/F);
- Phương pháp biến đổi điện áp sang khoảng thời gian (V/T);
- Phương pháp xấp xỉ gần đúng liên tiếp.

4.2. Phương pháp biến đổi điện áp sang tần số.

4.2.1. Nguyên tắc.

Điện áp cần đo được biến đổi sang tần số theo quan hệ bậc nhất

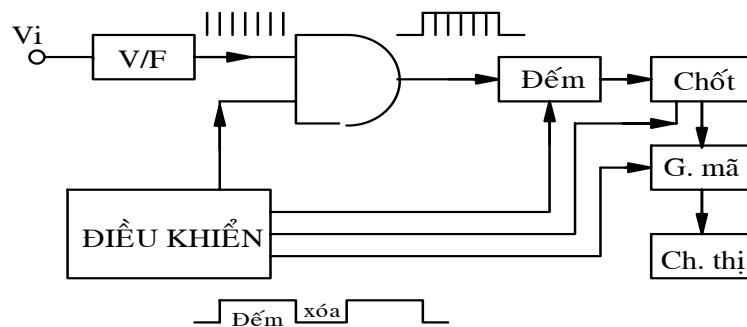
$$f = \alpha V_i \tag{2-40}$$

Sau đó đo trị trung bình của tần số trong một khoảng thời gian xác định

$$f_{tb} = \frac{1}{T} \int_0^T f dt = \alpha V_o \tag{2-41}$$

4.2.2. Sơ đồ nguyên lý

Sơ đồ nguyên lý của một vôn kế số thực hiện theo nguyên tắc biến đổi V/F chỉ ra trên hình 2-38.



Hình 2-38.

Điện áp cần đo V_i được biến đổi sang tần số f_x , sau đó f_x được đo bằng cách đếm số xung trong một khoảng thời gian xác định. Xung đi vào bộ đếm được điều khiển bởi sự đóng mở của cửa chọn xung AND. Cửa AND chỉ cho xung nhịp qua trong khoảng thời gian tồn tại của xung điều khiển. Giả sử độ rộng xung điều khiển là τ ; chu kỳ của xung clock là T_x ; Số xung đi vào bộ đếm trong khoảng thời gian mở cửa là N . Như vậy ta có:

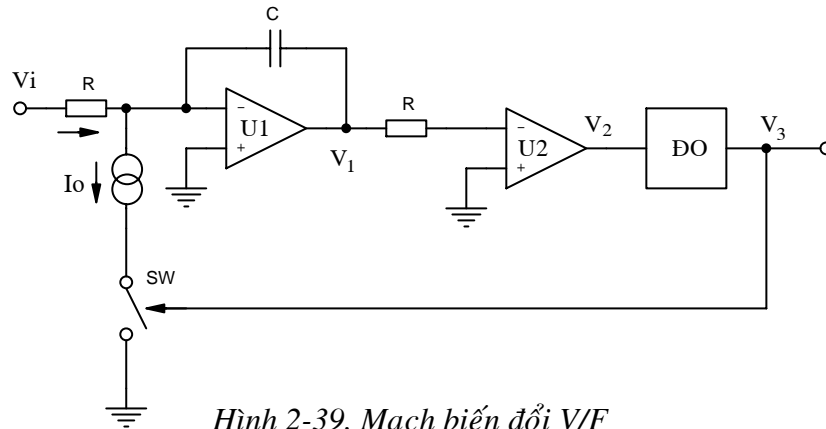
$$N T_x = \tau, \text{ hay } T_x = \tau / N \Rightarrow f_x = N / \tau.$$

Nếu chọn $\tau = 1s$ thì $f_x = N$. Số đếm được đưa qua mạch chốt sau đó đưa qua mạch giải mã và chỉ thị.

Hết thời gian mở cửa, bộ điều khiển phát xung xóa kết quả ở bộ đếm, và bộ đếm lại chuẩn bị chu kỳ mới.

4.2.3. Bộ biến đổi điện áp sang tần số (V/F).

Điện áp cần đo được biến đổi thành một dãy xung có chu kỳ lặp lại tỉ lệ với điện áp đo. Sơ đồ nguyên lý của bộ biến đổi điện áp sang tần số (V/F) như hình 2-39



Hình 2-39. Mạch biến đổi V/F

Hoạt động của mạch như sau:

Giả sử thế lối vào $V_i > 0$, Thế lối ra mạch tích phân trên U_1 sẽ là:

$$V_1 = -\frac{1}{RC} \int_0^t V_i dt = -\frac{V_i t}{RC} \tag{2-41}$$

$V_1 < 0$, thế đi xuống, khi đi qua 0 mạch so sánh trên U_2 phát hiện lật trạng thái từ 0 lên 1 kích mạch đơn ổn phát xung độ rộng t_0 . Xung này đóng cửa nguồn dòng I_0 . Nguồn dòng được thiết kế với điều kiện $I_0 > V_i / R$. Lúc này thế lối ra mạch tích phân sẽ là:

$$V_1 = \frac{I_0 t}{C} - \frac{V_i t}{C} > 0 \tag{2-42}$$

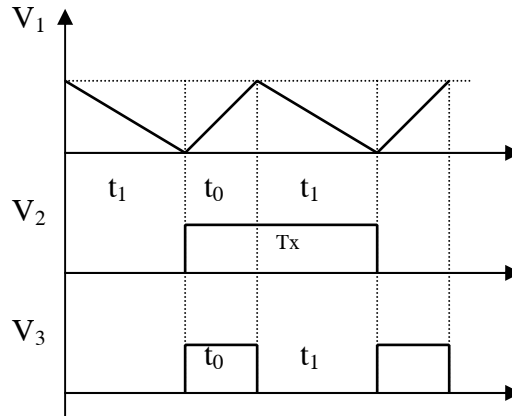
$V_1 > 0$, Thế lối ra mạch tích phân sẽ đi lên trong khoảng thời gian t_0 . Hết thời gian t_0 , nguồn dòng bị cắt (chuyển mạch SW bị hở mạch), và thế lối ra mạch tích phân lại đi xuống trong khoảng thời gian t_1 . Khi qua 0 mạch so sánh lại lật trạng thái và kích mạch đơn ổn phát xung đóng cửa nguồn dòng, tiếp tục chu kỳ tiếp theo. Như vậy ta có:

$$\frac{I_0 t_0}{C} - \frac{V_i t_0}{RC} = \frac{V_i t_1}{RC}$$

$$\frac{V_i(t_1 + t_0)}{RC} = \frac{I_0 t_0}{C} ; \Rightarrow V_i T_x = I_0 t_0 R$$

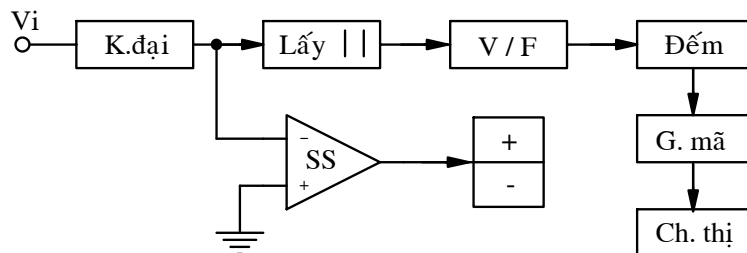
$$T_x = \frac{I_0 t_0 R}{V_i}; \text{ hay } f_x = \frac{1}{I_0 t_0 R} V_i = \alpha V_i \quad (2-43)$$

Giải đồ thời gian mô tả chế độ công tác của mạch như hình 2-40



Hình 2-40

-*Nhận xét:* Sơ đồ vừa khảo sát chỉ đo được điện áp một dấu (+) hoặc (-). Để đo được điện áp hai dấu ta phải mắc thêm mạch lấy trị tuyệt đối để cho ra điện áp dương, đồng thời đưa qua mạch so sánh để chỉ thị dấu (+) hoặc (-). Sơ đồ cấu trúc của máy đo điện áp hai dấu như hình 2-41.



Hình 2-41.

Các linh kiện sử dụng cho sơ đồ có thể dùng:

- Mạch đếm: dùng IC 7490 – đếm thập phân không đồng bộ;
- Mạch chốt: dùng IC 7475 – 4 chốt loại D;
- Mạch giải mã: dùng IC 7446, 7447 – giải mã từ BCD – 7 đoạn; IC 7441, 7442 – giải mã từ BCD – tích phân lái đèn NIXIE.

4.2.4. Phân tích khả năng chống nhiễu của sơ đồ.

Mạch biến đổi V/F có khả năng chống nhiễu tốt đối với nhiễu có chu kỳ. Khả năng chống nhiễu của sơ đồ được xác định từ biểu thức định nghĩa:

$$Q = \frac{\text{Tín hiệu } S}{\text{Nhiều } N} \quad (2-44)$$

Giả sử điện áp một chiều cần đo V_0 bị can nhiễu có chu kỳ:

$$v_n = V_n \cos 2\pi f_n t$$

Như vậy điện áp đưa vào mạch đo sẽ có dạng:

$$V_i = V_0 + V_n \cos 2\pi f_n t$$

Sau khi qua mạch biến đổi V/F, số đếm ở bộ đếm là:

$$N_x = f_x T = \alpha V_i$$

Số đếm trung bình trong một chu kỳ là:

$$n = \frac{1}{T} \int_0^T N_x dt = \frac{\alpha}{T} \int_0^T V_i dt$$

$$n = \frac{\alpha}{T} \left[\int_0^T V_0 dt + \int_0^T V_n \cos 2\pi f_n t dt \right] = \alpha V_0 + \frac{\alpha V_n}{T} \sin 2\pi f_n \cdot T \quad (2-45)$$

Từ biểu thức (2-45) ta có:

$$S = \alpha V_0 - \text{Tín hiệu cần đo};$$

$$N = \frac{\alpha V_n}{T} \sin 2\pi f_n \cdot T - \text{Can nhiễu}$$

Độ chống nhiễu của sơ đồ;

$$Q = \frac{S}{N} = \frac{\alpha V_0}{\frac{\alpha V_n}{T} \sin 2\pi f_n T} \quad (2-46)$$

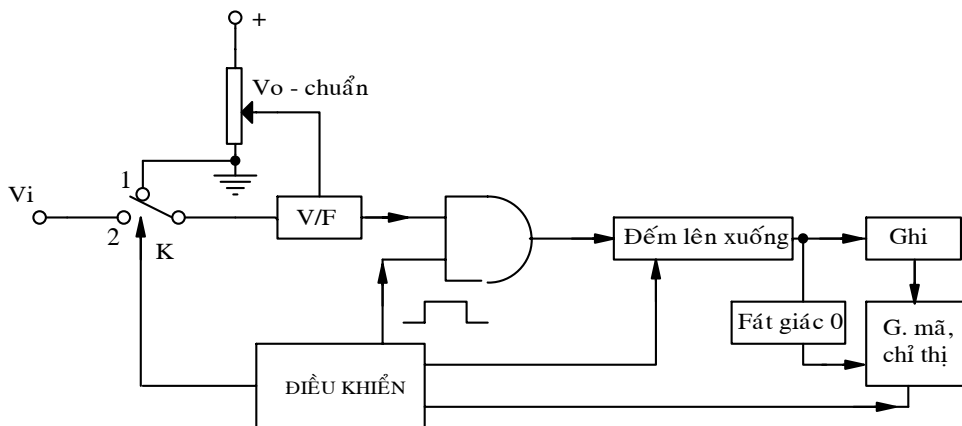
Muốn $Q \rightarrow \infty$ thì $\sin 2\pi f_n T \rightarrow 0$, tức là ta có $2\pi f_n T = 2k\pi$; (k nguyên)

$$T = k/f_n = k T_n \quad (2-47)$$

Như vậy, nếu chọn thời gian mở cửa chọn xung, tức chu kỳ đếm xung bằng một số nguyên lần chu kỳ nhiễu ta có thể loại bỏ được hoàn toàn nhiễu có chu kỳ.

4.2.5. Đo điện áp 2 dấu nhờ bộ đếm lên xuống.

Sơ đồ nguyên lý mạch đo chỉ ra trên hình 2-42.



Hình 2-42. Đo điện áp 2 dấu nhờ bộ đếm lên xuống.

Mạch trên cho phép đo điện áp có dấu (+) hoặc dấu (-). Giả sử ban đầu bộ điều khiển đóng khóa K ở vị trí 1. Thế vào mạch biến đổi V/F là V_0 , tần số lối ra tương ứng là f_0 . Xung vào bộ đếm trong khoảng thời gian mở cửa τ . Bộ đếm thực hiện đếm lên trong khoảng thời gian τ . Kết quả đếm đưa qua mạch ghi trong thời gian τ là $N = f_0 \tau$. Hết thời gian τ , bộ điều khiển đảo mạch khóa K sang vị trí 2. Lúc này thế vào mạch biến đổi V/F sẽ là:

$$V_i + V_0 > V_0 \text{ nếu } V_i > 0$$

$$V_i + V_0 < V_0 \text{ nếu } V_i < 0.$$

Nếu $V_i > 0$, tần số lối ra của mạch biến đổi V/F là: $f = f_0 + \Delta f$

Nếu $V_i < 0$, tần số lối ra của mạch biến đổi V/F là: $f = f_0 - \Delta f$,

Trong đó $\Delta f = \alpha |V_i|$. Bộ đếm thực hiện đếm xuống. Nếu $V_i < 0$, số chứa trong bộ đếm sẽ qua 0 và mạch phát giác 0 sẽ phát hiện để cho chỉ thị dấu (-). Hết thời gian đếm xuống kết quả trong bộ nhớ sẽ là Δf .

4.3. Phương pháp biến đổi điện áp sang khoảng thời gian (V-T).

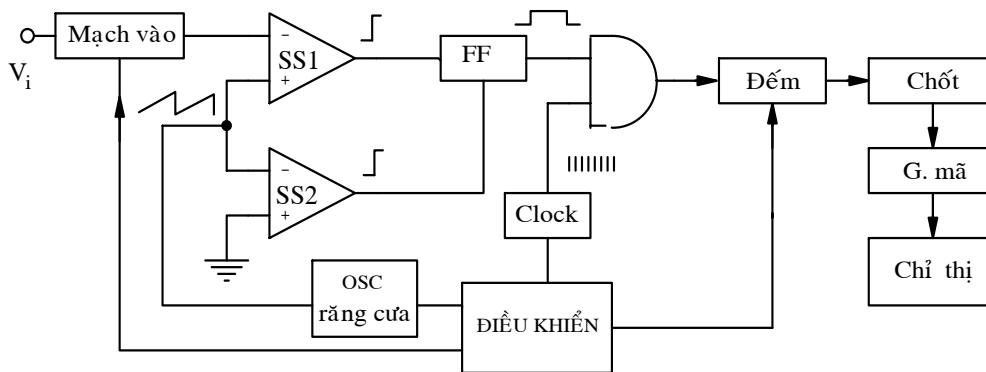
4.3.1. Phương pháp tạo hàm dốc.

a. Nguyên tắc. Điện áp cần đo được biến đổi thành khoảng thời gian tương đương.

Đo khoảng thời gian này bằng cách đếm số xung đồng hồ đã biết chính xác tần số.

b. Sơ đồ cấu trúc..

Sơ đồ cấu trúc của một vôn kế số sử dụng phương pháp biến đổi điện áp sang khoảng thời gian chỉ ra trên hình 2-43.

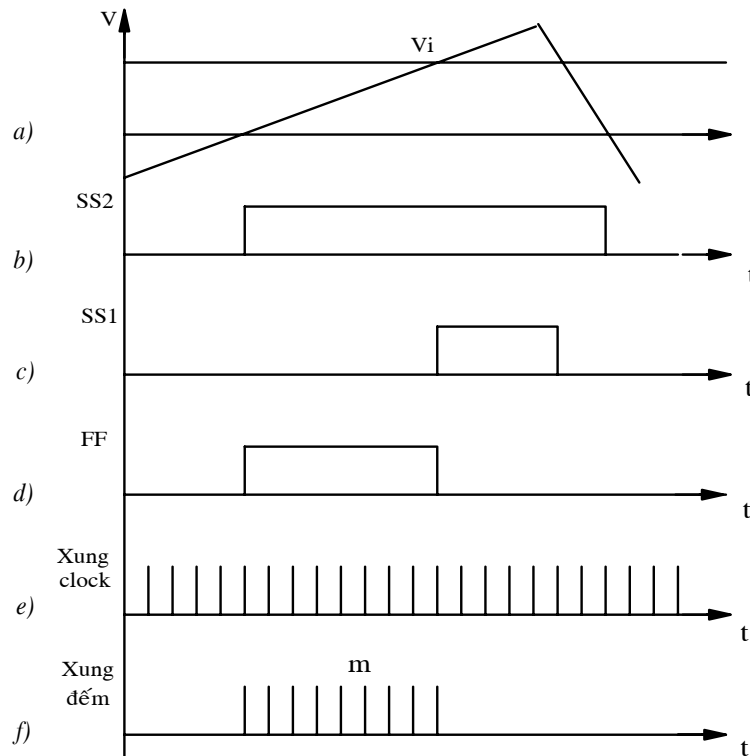


Hình 2-43. Vôn kế dùng phương pháp biến đổi V-T

c) Hoạt động.

Bộ so sánh 1 (SS1) dùng để so sánh điện áp vào V_i với điện áp răng cưa từ bộ tạo áp răng cưa đưa tới. So sánh 2 (SS2) dùng để so sánh điện áp răng cưa với mức 0. Phép đo được thực hiện theo chu trình. Đầu mỗi chu trình lối ra của 2 bộ so sánh đều ở mức “0”.

Giả sử điện áp vào $V_i > 0$ và điện áp răng cưa đi từ (-) sang (+) (hình 2-44, a). Khi điện áp răng cưa đi qua 0, mạch SS2 phát hiện đảo trạng thái lối ra lên “1”, (hình 2-44, b) kích Flip-Flop FF đảo trạng thái lối ra từ “0” lên “1” (hình 2-44, d) mở cửa AND để xung đếm từ bộ tạo xung clock đi vào bộ đếm. Thế răng cưa tiếp tục đi lên. Khi thế răng cưa bằng V_i mạch SS1 lật trạng thái lối ra lên “1” (hình 2-44, c) và tác động vào FF đảo trạng thái lối ra từ “1” về “0” (hình 2-44, d) kết thúc xung điều khiển đóng cửa chọn xung đi vào bộ đếm. Như vậy sau 2 lần đổi trạng thái của FF có một xung dương độ rộng τ mở cửa AND.



Hình 2-44. Giảm đồ thời gian minh họa hoạt động của vôn kế dùng biến đổi V-T

Ta có: $V_i = \tau tg \beta = \tau.c$

Trong đó $c = tg \beta$ là tốc độ biến thiên của điện áp răng cưa.

Gọi m là số xung đếm được, T_c là chu kỳ của xung đồng hồ thì:

$$\tau = m \cdot T_c = m / F_c$$

Từ đó:

$$V_i = \frac{mc}{F_c} \Rightarrow m = \frac{F_c}{c} \cdot V_i = kV_i \tag{2-48}$$

Trong đó $k = \frac{F_c}{c} = \text{const}$. Thường thiết kế với $k = 10^n$ ($n = 0,1,2,3,\dots$) để thay đổi tầm đo của máy.

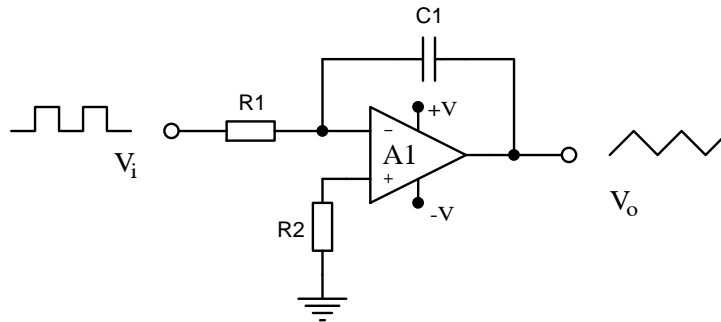
4.3..2. Phương pháp tích phân 2 sườn dốc (dual slope integrator).

Để đo điện áp 2 dấu thường sử dụng mạch tạo hàm 2 sườn độ dốc trên cơ sở mạch tích phân Miller (hình 2-45)

Mạch tích phân Miller được thực hiện trên cơ sở khuếch đại thuật toán A_1 , điện trở R_1 và tụ C_1 . Điện áp lối của mạch tích phân biến đổi theo hệ thức:

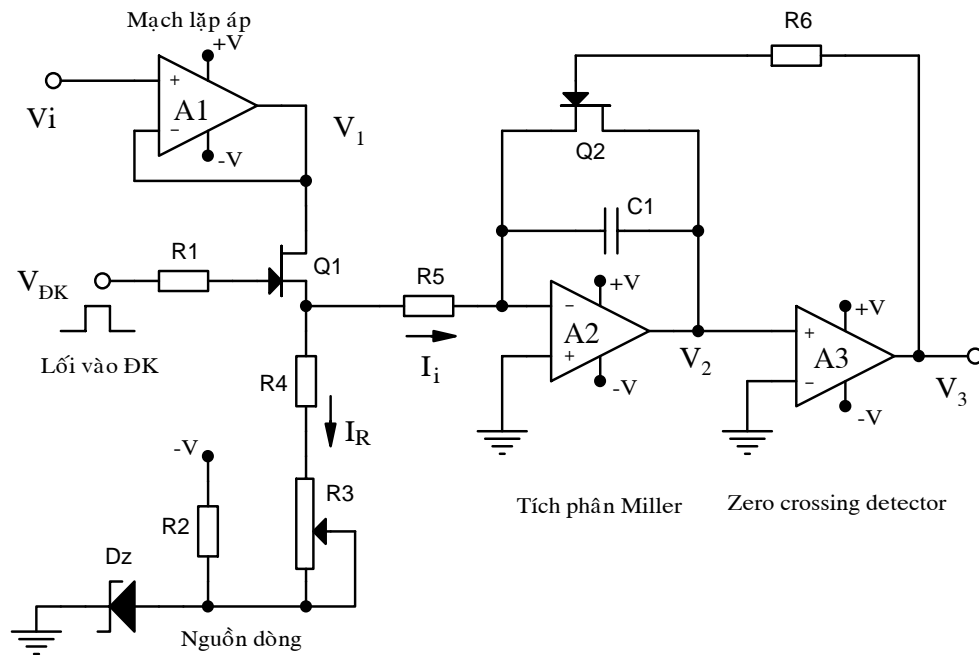
$$V_o = -\frac{1}{R_1 C_1} \int_0^t V_i dt \quad (2-49)$$

Hình dạng của sóng ra và sóng vào như trên hình 2-45.



Hình 2-45. Mạch tích phân Miller

Mạch tích phân Miller là cơ sở của mạch tích phân 2 sườn dốc (dual slope intergrator), mà sơ đồ nguyên lý trình bày trên hình 2-46.



Hình 2-46. Mạch tích phân 2 sườn dốc trên cơ sở tích phân Miller

Điện áp cần đo V_i qua mạch lặp áp trên A_1 để tạo trở kháng vào lớn, qua chuyển mạch FET Q_1 tới đầu vào mạch tích phân Miller. Thế lối ra của mạch tích phân được giám sát bởi mạch dò 0 (zero crossing detector) trên A_3 . Thế lối ra mạch

dò 0 điều khiển FET Q2 của mạch tích phân. Khi đầu ra của bộ dò 0 ở mức cao, Q₂ đóng ngắn mạch tụ C₁. Khi đầu ra bộ dò 0 ở mức thấp Q₂ ngắt, tụ C₁ được nạp.

FET Q₁ được điều khiển từ xung nhịp bên ngoài lấy từ bộ tạo gốc thời gian. Khi xung điều khiển âm, Q₁ ngắt, cách ly thế lối vào với mạch đo. Trong thời gian này nguồn dòng ổn I_R đổ qua R₅ :

$$I_R = -\frac{V_z}{R_3 + R_4 + R_5} \quad (2-50)$$

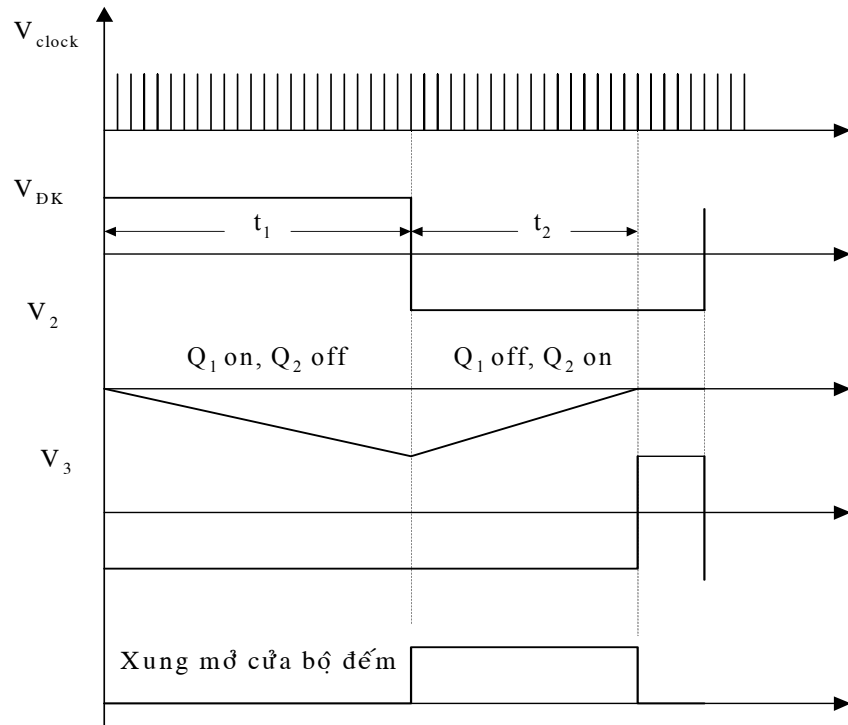
Dòng này có xu hướng nạp cho tụ C₁ với điện tích dương ở bản bên phải, điện tích âm bên trái. Thế lối ra mạch tích phân tăng tới mức đất, bộ dò 0 phát hiện đưa thế lối ra lên cao đóng khóa Q₂ ngắn mạch tụ C₁. Khi đó thế lối ra mạch tích phân giữ ở mức đất (0V).

Khi có xung điều khiển dương, Q₁ dẫn thông báo hòa nối mạch đo với thế lối vào V_i. Dòng đổ qua R₅ lúc này là:

$$I_i = \frac{V_i}{R_5} \quad (2-51)$$

Thế lối ra mạch tích phân bây giờ giảm theo chiều âm, thế ra mạch dò 0 âm ngắt khóa Q₂ cho phép tụ C₁ nạp.

Khi có xung điều khiển âm, Q₁ ngắt, và dòng chuẩn I_R lại nạp ngược cho tụ C₁ (C₁ phóng với dòng I_R). Thế lối ra mạch tích phân lại tăng theo chiều dương cho tới khi đạt mức đất. Khi tới 0, bộ dò 0 phát hiện tạo xung đóng Q₂ và ngắn mạch tụ C₁. Thời gian t₂ để xung răng cưa đạt tới mức đất tỷ lệ với V_i. Khoảng thời gian này được đo bằng cách khởi động mạch đếm. Giải đồ xung minh họa nguyên tắc làm việc của mạch như hình 2-47.

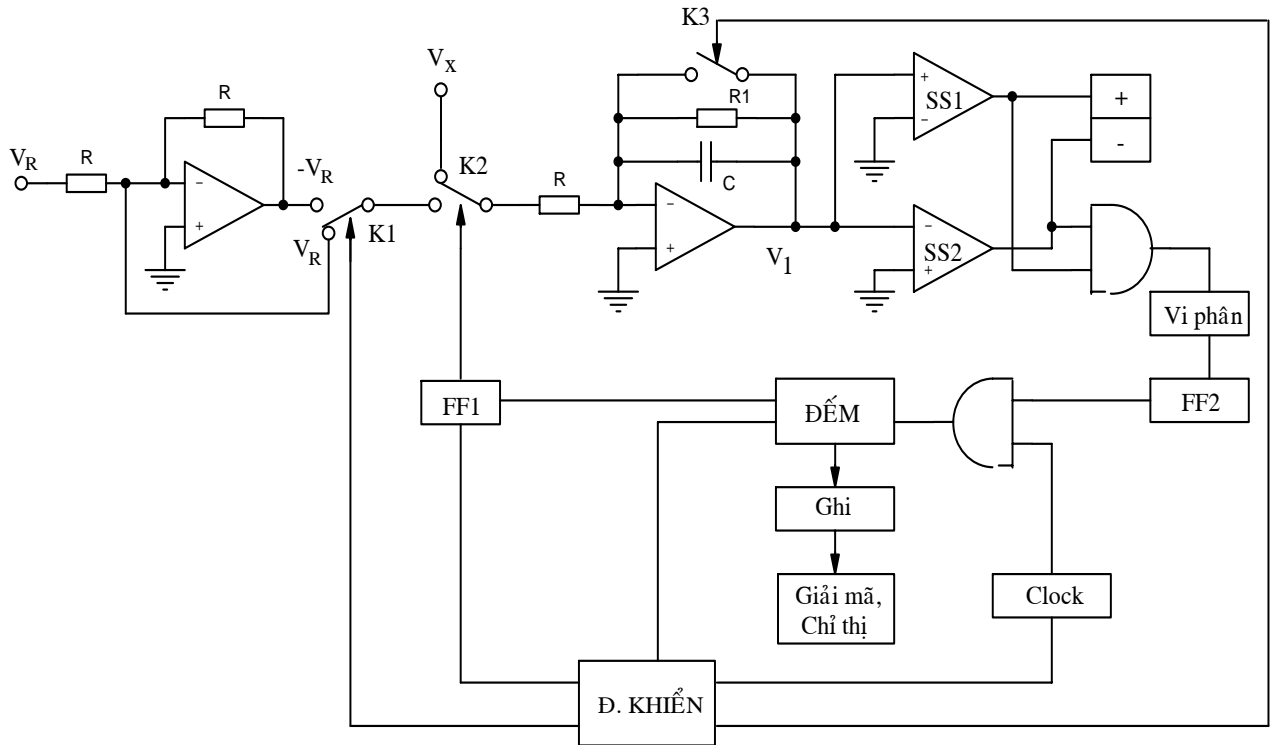


Hình 2-47

Một trong những ưu điểm quan trọng nhất của mạch tích phân 2 sườn dốc là độ trôi nhỏ của tần số chuẩn hầu như không ảnh hưởng tới độ chính xác của phép đo. Trên hình 2-48 là sơ đồ khối của một von kế số theo nguyên lý tích phân 2 sườn dốc. Hoạt động của mạch như sau:

Ở trạng thái ban đầu bộ điều khiển xóa kết quả ở bộ đếm và trạng thái các Flip flop, khóa K_2 bật sang vị trí nối với V_x , khóa K_3 hở.

Các mạch so sánh SS1 và SS2 để phân biệt dấu của điện áp đo V_x và đưa tới bộ chỉ thị thị dấu.



Hình 2-48. Vôn kế số với mạch tích phân hai sườn dốc.

Ta có, thế lối ra mạch tích phân:

$$V_1 = -\frac{1}{RC} \int_0^{t_1} V_x dt = -\frac{V_x t_1}{RC} \quad (2-52)$$

Nếu $V_x > 0$, $V_1 < 0$, thế lối ra mạch tích phân đi xuống (hình 2-49, a), bộ đếm sẽ đếm xuống trong khoảng thời gian t_1 , khi hết thời gian t_1 bộ điều khiển tạo xung kích FF1 đổi trạng thái chuyển khóa K_2 xuống dưới nối với K_1 lúc đó đang ở vị trí nối với $-V_R$.

Thế $-V_R$ đưa vào mạch tích phân trong khoảng thời gian t_2 . Thế ra mạch tích phân lúc này là:

$$V_1' = -\frac{1}{RC} \int_0^{t_2} -V_R dt = \frac{V_R t_2}{RC} \quad (2-53)$$

$V_1' > 0$, thế ra mạch tích phân tăng về phía dương trong khoảng thời gian t_2 . Bộ đếm thực hiện đếm lên. Khi thế lối ra mạch tích phân qua zero, FF2 lật trạng thái, đóng cửa AND cấm xung đếm vào bộ đếm, kết thúc một chu trình đo. Cuối thời gian t_2 khóa K_3 đóng, tụ C xả để chuẩn bị cho lần đo kế tiếp.

Ta có, thời gian t_1 để bộ đếm đếm xuống là: $t_1 = kN_1$, trong đó N_1 là số đếm trong bộ đếm. Khi hết thời gian t_1 , thế lối ra mạch tích phân là:

$$V_1 = -\frac{V_x t_1}{RC} \quad (2-54)$$

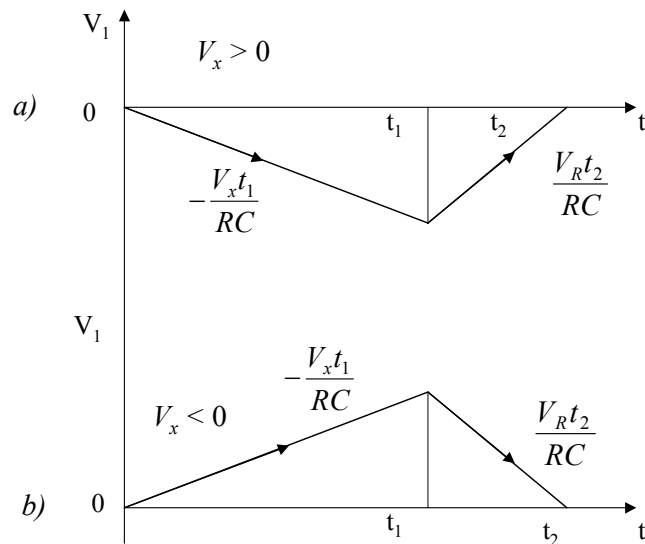
Trong thời gian t_2 , thế lối ra mạch tích phân đi từ $-\frac{V_x t_1}{RC}$ về 0 (hình 2-49).

Do đó ta có:

$$\frac{V_R t_2}{RC} = -\frac{V_x t_1}{RC} \Rightarrow t_2 = -\frac{V_x}{V_R} t_1 = -\frac{V_x k N_1}{V_R}; \text{ Với } t_2 = k N_2$$

Từ đó:
$$N_2 = -\frac{V_x}{V_R} N_1. \quad (2-55)$$

Như vậy, kết quả chứa trong bộ đếm cuối thời gian t_2 tỉ lệ với V_x . Giá trị này chỉ phụ thuộc vào điện áp chuẩn V_R mà không phụ thuộc vào tần số của xung nhịp, độ chính xác của mạch tích phân và mạch so sánh.



Hình 2-49.

Nếu $V_x < 0$, quá trình xảy ra tương tự, nhưng theo chiều ngược lại. Giảm đồ thời gian minh họa trên hình 2-49, b.

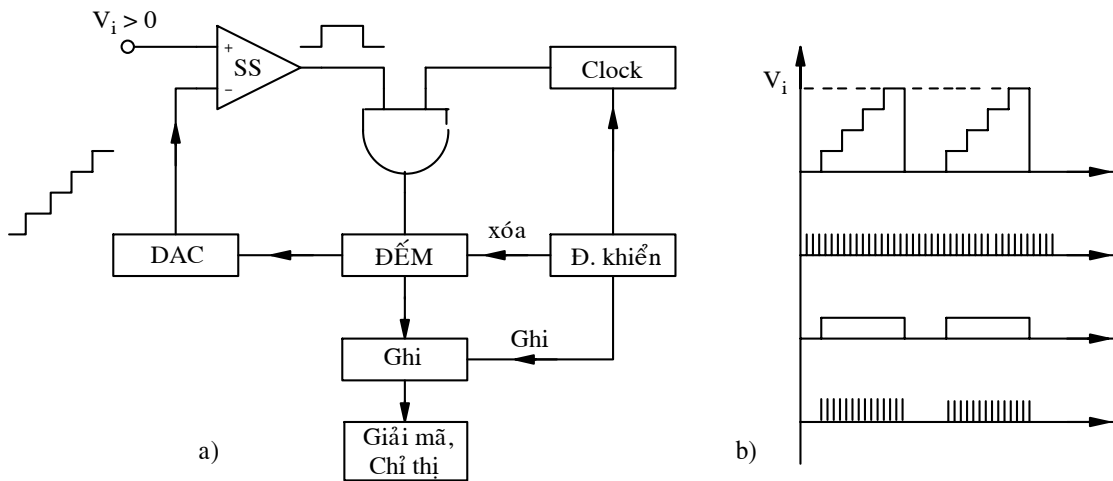
– Nhận xét.

- Phương pháp tích phân 2 độ dốc cũng là phương pháp lấy trị trung bình theo chu kỳ, do đó loại trừ được nhiễu có chu kỳ.
- Có thể sử dụng phương pháp trên để đo tỷ số 2 điện áp V_x và V_y (hai điện áp phải khác dấu) theo hệ thức:

$$N_2 = -\frac{V_x}{V_y} N_1$$

4.3.3. Phương pháp tạo hàm bậc thang.

Sơ đồ cấu trúc thể hiện nguyên lý của phương pháp trên hình 2-50, a và giản đồ thời gian chỉ ra trên hình 2-50, b. Hoạt động của mạch như sau:



Hình 2-50. Phương pháp tạo hàm bậc thang

Ở trạng thái ban đầu thế lối ra của mạch DAC là 0V. Khi có điện áp lối vào $V_i > 0$, mạch so sánh SS đảo trạng thái đưa ngõ ra lên “1” mở cửa AND cho xung nhịp đi vào bộ đếm. Mỗi xung nhịp vào làm thế lối ra DAC tăng lên một bậc. Khi thế lối ra DAC bằng thế V_i mạch so sánh SS đảo trạng thái đưa lối ra về “0”, đóng cửa AND, kết thúc thời gian đếm. Xung đếm trong thời gian mở cửa τ được ghi và đưa sang giải mã, chỉ thị.

Đến chu kỳ sau, bộ điều khiển phát xung xóa kết quả ở bộ đếm, nội dung chuyển qua DAC để reset lối ra về 0V. Mạch chuẩn bị để đo tiếp.

§ 5. BỘ ĐẾM ĐIỆN TỬ.

5.1. Hệ đếm nhị phân.

Trong các dụng cụ đo chỉ thị số, đại lượng đo tương tự ở lối vào sau khi được biến đổi thành dạng mã số nhờ khối biến đổi ADC sẽ được đưa tới bộ đếm điện tử. Chức năng của bộ đếm là thực hiện việc đếm mã số đưa tới sau đó truyền dữ liệu qua khối giải mã và đưa ra chỉ thị.

Trong các thiết bị số thường sử dụng hệ đếm nhị phân (binary) vì cơ số 2 tiện dụng cho việc biểu diễn các trạng thái logic của mạch.

Một số trong một hệ đếm bất kỳ có thể biểu diễn dưới dạng:

$$N(z) = \sum_{i=-m}^{+n} a_i Z^i \quad (2-56)$$

Trong đó: Z – là cơ số đếm;
 a_i – hệ số : $0 \div Z-1$.

Hay viết ở dạng khai triển sau:

$$N = a_n, a_{n-1}, \dots, a_0 ; a_{-1}, a_{-2}, \dots, a_{-m} .$$

Trong hệ đếm thập phân (decimal) ta có $Z = 10$, tương ứng với các cơ số:

$$a = 0, 1, 2, 3, 4, 5, 6, 7, 8, 9.$$

Như vậy một số trong hệ đếm thập phân, chẳng hạn 1997,53 nếu biểu diễn theo công thức (2-56) sẽ là:

$$1997,53 = 1 \cdot 10^3 + 9 \cdot 10^2 + 9 \cdot 10^1 + 7 \cdot 10^0 + 5 \cdot 10^{-1} + 3 \cdot 10^{-2}$$

Trong hệ đếm nhị phân (binary), $Z = 2$, tương ứng với cơ số $a = 0, 1$. Biểu diễn số trong hệ nhị phân chỉ với 2 cơ số 0 hoặc 1.

Ví dụ: số đếm nhị phân 1001.10 khi biểu diễn theo (2-56) sẽ cho kết quả:

$$\begin{aligned} 1001.10 &= 1 \cdot 2^3 + 0 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 0 \cdot 2^{-2} \\ &= 8 + 0 + 0 + 1 + 0,5 + 0,25 \\ &= 9,75 \end{aligned}$$

Ngoài ra còn có các hệ đếm bát phân (Octal - cơ số 8), hệ thập lục phân (Hexa decimal - cơ số 16).

So với các hệ đếm khác, hệ nhị phân có ưu điểm là cơ số của hệ đếm đặc biệt tiện lợi để biểu diễn các trạng thái logic trong điều khiển. Hai giá trị 0 và 1 ứng với 2 trạng thái ổn định của một trigger, ứng với 2 trạng thái đối kháng dứt khoát trong kỹ thuật điều khiển đó là: đóng - mở; có - không; đúng - sai; trong - ngoài; trên - dưới; phải - trái; cao - thấp; xuôi - ngược; nóng - lạnh; vv....

Sự thay đổi trạng thái từ 0 lên 1 hay từ 1 về 0 thực hiện rất nhanh làm cho việc tính toán trong hệ nhị phân nhanh hơn trong các hệ đếm khác. Mặt khác các phần tử để xây dựng các chữ số không phức tạp (chỉ dùng 2 trạng thái). Điều đó làm cho thiết bị có độ tin cậy cao.

Số các phần tử để cấu trúc các con số ở hệ nhị phân ít hơn so với hệ thập phân. Ví dụ, trong hệ thập phân để biểu diễn 2 ô thể hiện số 99 cần đến $2 \times 10 = 20$ phần tử. Trong hệ nhị phân để biểu diễn 7 ô thể hiện số $1111111_{(2)} = 127$ chỉ cần $7 \times 2 = 14$ dụng cụ.

5.2. Mã hóa các số thập phân.

Để tiện dụng cho việc tính toán và lưu trữ trong các thiết bị số người ta biểu diễn số qua các từ mã. Mỗi từ mã tương ứng với số ký số nhất định, mỗi ký số biểu diễn một trọng số. Việc chuyển số từ mã này sang mã khác thực hiện nhờ các mạch mã hóa và giải mã.

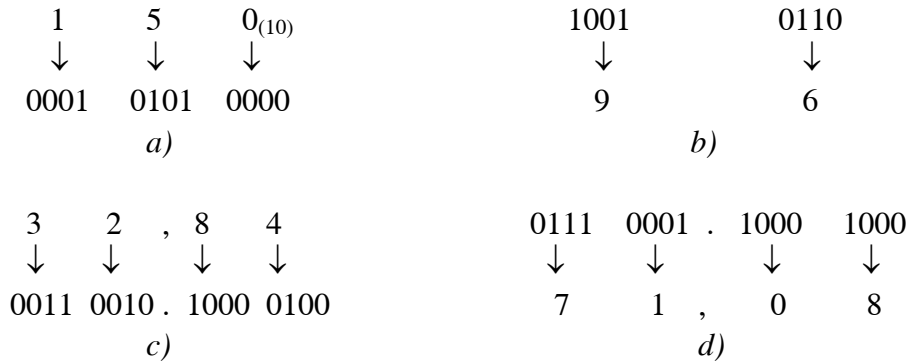
Đối với các số thập phân có rất nhiều cách để mã hóa khác nhau: mã BCD - 8421; mã 2421 (Aiken), Gray, mã dư 3, v.v...

Mã BCD-8421 là mã có trọng số tự nhiên. Trong mã này, mỗi số thập phân bất kỳ được biểu diễn bằng một số nhị phân 4 bit, bit có nghĩa lớn nhất có trọng số $2^3=8$, bit có nghĩa bé nhất có trọng số $2^0=1$. Phần 8421 trong tên mã chỉ trọng số tương ứng của mỗi vị trí trong mã 4 bit.

$$\begin{aligned} \text{Ví dụ:} \quad 8_{(10)} &= 1000_{(2)} = 1 \cdot 2^3 + 0 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 \\ \text{Các trọng số:} \quad & \quad 8 \quad 4 \quad 2 \quad 1 \end{aligned}$$

Với 4 bit ta có $2^4=16$ tổ hợp, nhưng trong mã BCD chỉ dùng hết 10 tổ hợp. Đó là các tổ hợp từ 0000 đến 1001. Còn lại 6 tổ hợp không dùng là: 1010, 1011, 1100, 1110 và 1111. Nếu 1 trong 6 tổ hợp này xuất hiện trong quá trình tính toán thì phép tính sẽ phạm sai lầm.

Trên hình 2-51 minh họa việc chuyển đổi giữa mã số thập phân và mã số BCD-8421.



Hình 2-51. Chuyển đổi giữa số thập phân và BCD-8421
 a) Từ thập phân ra BCD; b) Từ BCD ra thập phân;
 c) Thập phân có lẻ ra BCD; d) BCD có lẻ ra thập phân

Ngoài mã BCD-8421 còn nhiều loại mã 4 bit khác như 5421, 4221, 2421, , v.v... Trên bảng 2-1 là sự tương ứng giữa các mã 8421, 5421, 2421 và mã thập phân.

Bảng 2-1

Mã TP	Mã BCD - 8421				Mã 5421				Mã 2421 (mã Aiken)			
	8	4	2	1	5	4	2	1	2	4	2	1
0	0	0	0	0	0	0	0	0	0	0	0	0
1	0	0	0	1	0	0	0	1	0	0	0	1
2	0	0	1	0	0	0	1	0	0	0	1	0
3	0	0	1	1	0	0	1	1	0	0	1	1
4	0	1	0	0	0	1	0	0	0	1	0	0
5	0	1	0	1	1	0	0	0	0	1	0	1
6	0	1	1	0	1	0	0	1	1	1	0	0
7	0	1	1	1	1	0	1	0	1	1	0	1
8	1	0	0	0	1	0	1	1	1	1	1	0
9	1	0	0	1	1	1	0	0	1	1	1	1

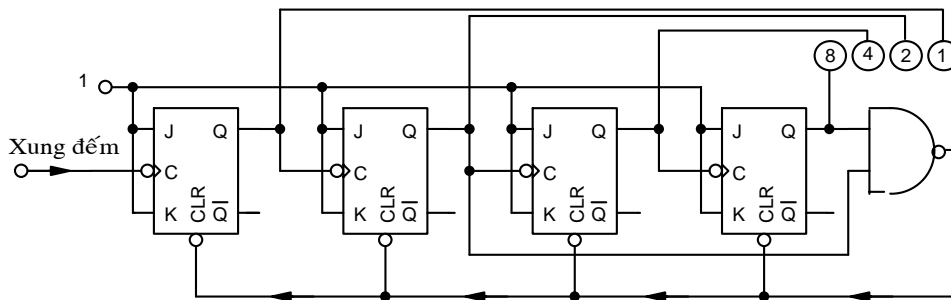
Trong kỹ thuật đo lường và điều khiển, ngoài các mã BCD cân bằng người ta còn sử dụng phổ biến mã Gray. Khác với mã BCD, mã Gray là mã nhị phân không cân bằng. Điểm đặc biệt của mã Gray là khi đếm (tăng hoặc giảm 1 đơn vị) thì trong từ mã chỉ có 1 bit thay đổi giá trị. Điều này làm cho hệ thống có độ tin cậy cao. Mã Gray được dùng nhiều trong các hệ thống truyền động điện điều chỉnh tốc độ quay, trong các hệ thống đo lường.

5.3. Bộ đếm.

Bộ đếm trong các dụng cụ đo chỉ thị số là khối điện tử chức năng thực hiện việc đếm số xung đồng hồ trong thời gian mở cửa đếm, sau đó đưa qua mạch giải mã và chỉ thị. Các tham số cơ bản của bộ đếm là:

- Dung lượng đếm cực đại;
- Cách đếm tiến hay đếm lùi;
- Đếm đồng bộ hay không đồng bộ.

Tùy thuộc vào dạng mã mà thiết kế các mạch đếm tương ứng. Trên hình 2-52 là ví dụ minh họa sơ đồ mạch đếm thập phân không đồng bộ 4 bit thực hiện trên 4 trigger JK.



Hình 2-52. Bộ đếm thập phân không đồng bộ 4 bit.

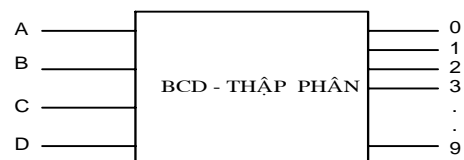
Đây là bộ đếm được sử dụng rộng rãi nhất. Tổ hợp 4 trigger cho ta 16 trạng thái, nhưng ta chỉ lấy 10 trạng thái. Bộ đếm hoạt động bình thường cho đến xung thứ 9 là dung lượng tối đa. Đến xung thứ 10 thì do tổ hợp 1010 của bộ đếm, lối ra của trigger 2 và 4 sẽ đặt tổ hợp 1-1 lên cổng NAND làm lối ra của nó xuất hiện xung reset bộ đếm về 0000 và bộ đếm lại tiếp tục chu kỳ mới.

Trong thực tế, các bộ đếm được chế tạo dưới dạng mạch tích hợp. Chẳng hạn vi mạch 7490, 74LS90 là vi mạch đếm thập phân 14 chân rất thông dụng để tạo ra các bộ đếm chia 5, chia 6, chia 7, chia 8, chia 9, chia 10 chỉ đơn giản bằng cách nối tổ hợp các chân lối ra. IC 74192 – vi mạch đếm thập phân lên xuống, v.v...

5.4. Bộ giải mã.

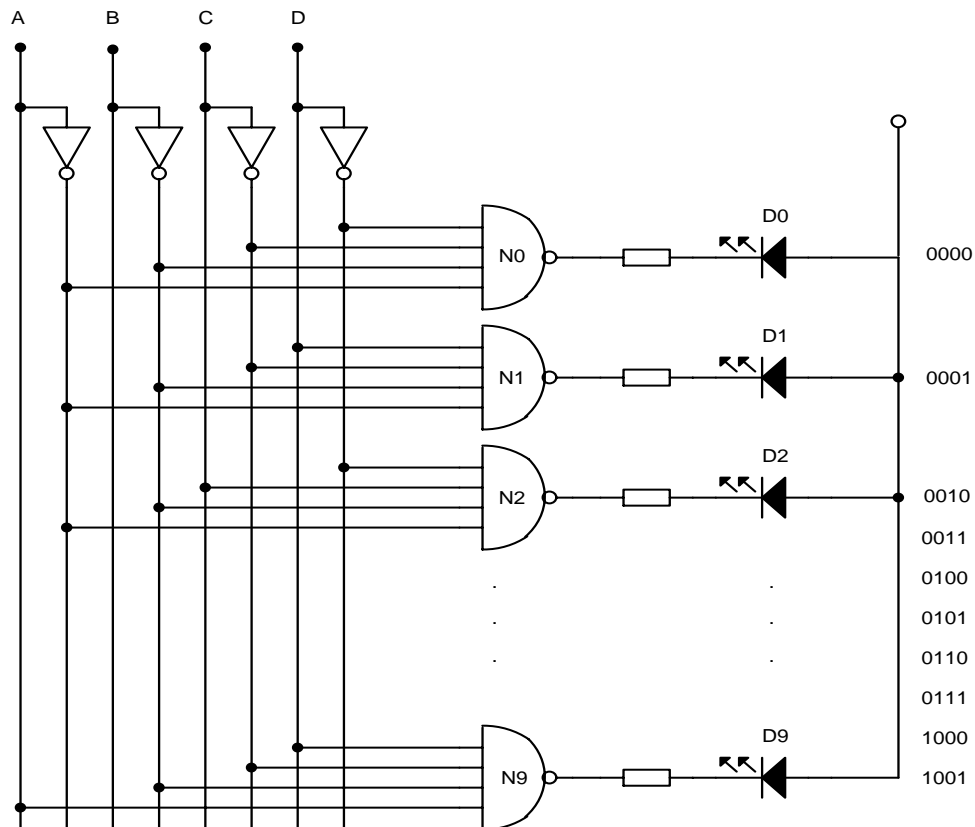
Bộ giải mã có nhiệm vụ biến đổi tín hiệu từ bộ đếm tới dưới dạng tổ hợp các điện áp đầu vào thành một điện áp đầu ra tương ứng. Một bộ giải mã thường có n đầu vào và m đầu ra dùng để truyền tín hiệu lệnh đến một mạch nào đó để điều khiển.

Ví dụ mạch giải mã BCD sang thập phân gồm có 4 lối vào ABCD và 10 lối ra tương ứng với các tổ hợp để điều khiển hiện các số từ 0 đến 9 (Hình 2-53).



Hình 2-53

Sơ đồ nguyên lý của nó chỉ ra trên hình 2-54. Trong mạch gắn các LED để minh họa nguyên tắc hoạt động của mạch.



Hình 2-54. Mạch giải mã BCD sang thập phân

Hoạt động của mạch như sau: Mã đếm BCD từ bộ đếm thập phân được đưa tới các đầu vào ABCD của bộ giải mã. Giả sử mã đếm là 0000, các lối vào $A=B=C=D=0$, qua cửa NOT ta có $\bar{A} = \bar{B} = \bar{C} = \bar{D} = 1$. Ngõ ra N_0 xuống “0” nên LED D_0 phát sáng. Các LED khác tắt.

Khi tín hiệu vào là 0001, $\bar{A} = \bar{B} = \bar{C} = 1; \bar{D} = 0$. Ngõ ra N_1 xuống thấp, D_1 sáng, các LED khác tắt. v.v...

Cho đến khi tín hiệu vào là 1001, $\bar{A} = 0; \bar{B} = \bar{C} = 1; \bar{D} = 0$. Ngõ ra N_9 xuống thấp, D_9 sáng, các LED khác tắt.

Các mạch giải mã được tích hợp trong các IC chuyên dụng. Chẳng hạn một số mạch giải mã thập phân như sau:

- 7441, IC giải mã BCD sang thập phân, ngõ ra chịu thế cao (60V);
- 7442, 74LS42: IC giải mã BCD sang thập phân;
- 7443: IC giải mã dư 3 sang thập phân;
- 7444: IC giải mã Gray dư 3 sang thập phân;
- 7445: IC giải mã BCD sang thập phân dòng lớn (80mA).

Các IC giải mã BCD sang 7 đoạn (BCD to Seven segment decoder) để điều khiển trực tiếp các đèn LED 7 đoạn như 7447, 74LS47(loại mắc Anode chung) 7448, 74LS48 (loại mắc cathode chung).

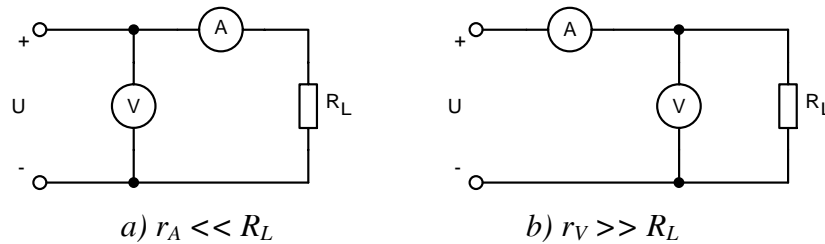
§ 6. ĐO CÔNG SUẤT VÀ ĐIỆN NĂNG.

6.1. Đo công suất điện một chiều.

Trong mạch điện một chiều, công suất tiêu thụ trên phụ tải được xác định bằng công thức:

$$P = UI \quad (2-57)$$

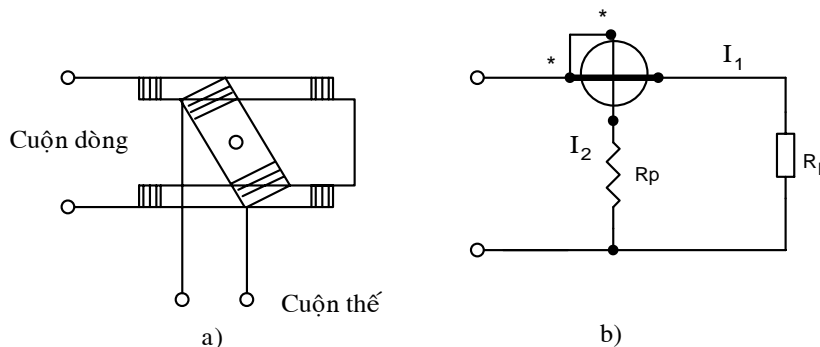
Công thức (2-57) cho thấy để xác định P ta có thể đo U và đo I nhờ vôn kế và ampe kế như hình 2-55.



Hình 2-55

6.2. Đo công suất điện một pha. Woát mét điện động.

Watt kế điện động được thiết kế trên cơ sở của cơ cấu điện động gồm 2 cuộn dây: cuộn dòng điện (cố định) và cuộn thế (cuộn di động). Sơ đồ nguyên lý, ký hiệu cũng như cách mắc chỉ ra trên hình 2-56. Dấu (*) chỉ cực tính nối điểm chung của cuộn thế và cuộn dòng.



Hình 2-56. Watt kế điện động

R_p – điện trở phụ mắc nối tiếp với cuộn thế để mở rộng cỡ đo. Ta có góc quay phần động tỉ lệ với dòng chạy qua 2 cuộn dây:

$$\alpha = k_1 I_1 I_2 = k_1 k_2 U_L I_L \cos \varphi = k P \quad (2-58)$$

Watt kế điện động có ưu điểm là có độ chính xác cao (cấp chính xác 0,5; 0,2; 0,1%), rất tiện dụng để đo công suất điện một chiều và xoay chiều ở tần số 50-60Hz. Nhược điểm là từ trường yếu, mô men quay nhỏ dễ bị ảnh hưởng bởi từ trường nhiễu và không chịu được sự quá tải.

Để tăng mô men quay và giảm từ trường nhiễu có thể dùng cơ cấu sắt điện động, khi đó ta có cơ cấu watt kế sắt điện động. Tuy nhiên cơ cấu sắt điện động tạo nên những sai số phụ do đặc tính phi tuyến của đường cong từ hóa, hiệu ứng từ trễ.

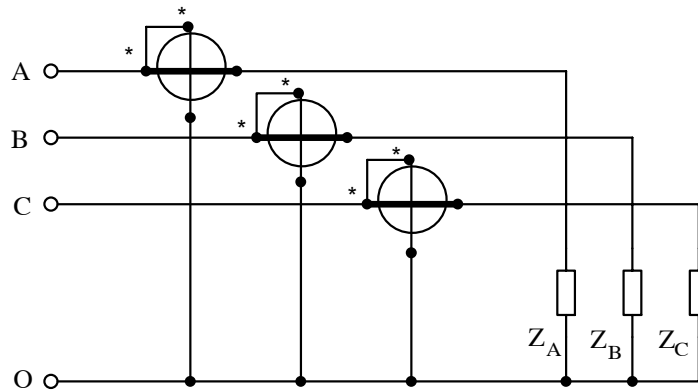
6.3. Đo công suất điện 3 pha.

6.3.1. Mạch 3 pha 4 dây.

Với hệ thống 3 pha 4 dây thì công suất tiêu thụ trên phụ tải được xác định:

$$P = P_A + P_B + P_C = U_A I_A \cos \varphi_A + U_B I_B \cos \varphi_B + U_C I_C \cos \varphi_C \quad (2-59)$$

Để đo công suất của mạch 3 pha ta dùng 3 watt kế 1 pha mắc theo sơ đồ chỉ ra trên hình (2-57).



Hình 2-57. Đo công suất tải 3 pha 4 dây.

Trong thực tế người ta chế tạo watt kế 3 pha, gồm 3 cuộn dây tính tương ứng có 3 cuộn dây động gắn trên cùng một trục quay. Mô men làm quay phần động là mô men tổng của cả 3 phần tử, tức tỷ lệ với công suất 3 pha.

6.3.2. Mạch 3 pha 3 dây.

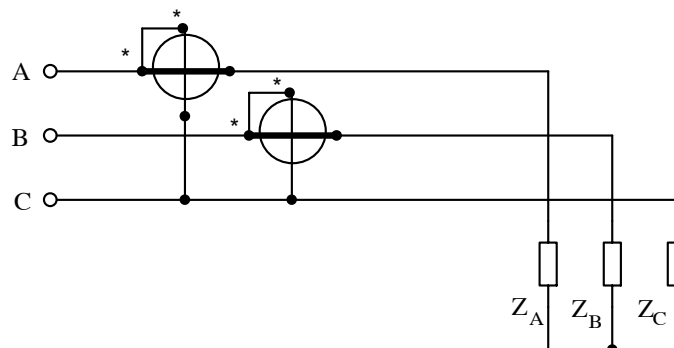
Trong mạch 3 pha 3 dây ta có :

$$i_A + i_B + i_C = 0$$

$$i_C = -(i_A + i_B)$$

Công suất tức thời của mạch 3 pha:

$$\begin{aligned} p &= u_A i_A + u_B i_B + u_C i_C = u_A i_A + u_B i_B - u_C (i_A + i_B) \\ &= i_A (u_A - u_C) + i_B (u_B - u_C) \\ &= i_A u_{AC} + i_B u_{BC} \end{aligned} \quad (2-60)$$



Hình 2-58. Đo công suất tải 3 pha 3 dây.

Công thức (2-60) cho thấy rằng chỉ cần 2 Watt kế 1 pha và mắc theo sơ đồ hình 2-58. Số chỉ của 2 watt kế sẽ cho ta biết công suất tiêu thụ trong mạch 3 pha.

Một cách tương tự ta chế tạo watt mét 3 pha 2 phần tử gồm 2 cuộn tĩnh và 2 cuộn động tương ứng gắn trên cùng một trục quay.

6.4. Đo điện năng.

6.4.1. Cơ cấu đo cảm ứng.

Cơ cấu đo cảm ứng được dùng trong mạch điện xoay chiều. Có 2 loại sau:

- Cơ cấu cảm ứng 1 từ thông;
- Cơ cấu cảm ứng nhiều từ thông.

Loại một từ thông chỉ có một từ thông biến đổi tác động với dòng cảm ứng trên phần động. Được sử dụng chủ yếu để chế tạo các ampemet, vônmet hoặc lôgômet.

Loại nhiều từ thông có nhiều từ thông tác động với các dòng cảm ứng do chúng sinh ra trên phần động và sinh ra mô men quay. Cơ cấu nhiều từ thông có thể được dùng để chế tạo các ampemet, vônmet, wattmet và công tơ điện.

a) Cơ cấu cảm ứng một từ thông.

Sơ đồ nguyên lý của cơ cấu đo cảm ứng một từ thông như trên hình 2-59. Phần tĩnh gồm cuộn dây với mạch từ 1. Phần động gồm đĩa quay 2 có dạng không đối xứng gắn với trục quay và kim chỉ thị.

Khi có dòng điện chạy qua cuộn dây 1 sẽ tạo nên từ thông biến thiên Φ xuyên qua đĩa 2, kết quả trên đĩa sẽ xuất hiện dòng cảm ứng i_c . Tác dụng tương hỗ giữa dòng cảm ứng i_c và từ thông Φ tạo nên từ lực F . Chiều của F không đi qua tâm quay O của đĩa (hình 2-59). Ta hãy phân tích F ra 2 thành phần F_1 và F_2 .

$$\vec{F} = \vec{F}_1 + \vec{F}_2$$

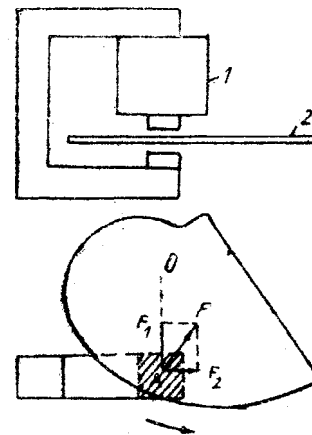
Thành phần F_1 hướng về tâm quay O nên không tạo mô men quay, còn F_2 vuông góc với bán kính quay OA sẽ tạo ra mô men quay:

$$\vec{M} = \vec{F}_2 \cdot OA \tag{2-61}$$

b) Cơ cấu cảm ứng loại nhiều từ thông.

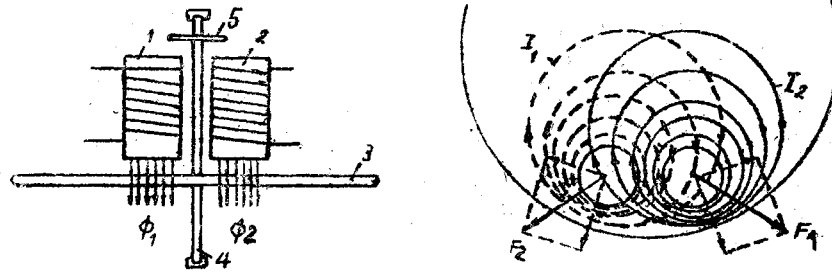
Trên hình 2-60 trình bày sơ đồ cơ cấu đo cảm ứng 2 từ thông có đĩa quay. Các phần tử cơ bản gồm: 2 cuộn dây tĩnh 1 và 2 để cho dòng cần đo chạy qua; đĩa quay 3; trục quay 4 và lò xo phần 5.

Khi có các dòng i_1 và i_2 chạy qua trong các cuộn dây 1 và 2 sẽ sinh ra các từ thông biến thiên Φ_1 và Φ_2 xuyên qua đĩa cảm ứng. Trên đĩa sẽ phát sinh các dòng



Hình 2-59

cảm ứng I_1 và I_2 . Tương tác giữa I_1 , I_2 và từ trường biến thiên làm phát sinh các lực từ F_1 và F_2 có phương và chiều chỉ ra trên hình vẽ.



Hình 2-60. Cơ cấu đo cảm ứng 2 từ thông

Phân tích F_1 và F_2 ra 2 thành phần: song song và vuông góc với phương bán kính.

$$\begin{aligned} \vec{F}_1 &= \vec{F}_{1//} + \vec{F}_{2\perp} \\ \vec{F}_2 &= \vec{F}_{1//} + \vec{F}_{2\perp} \end{aligned}$$

Thành phần hướng theo phương bán kính $F_{1//}$ và $F_{2//}$ không tạo ra mô men quay. Thành phần hướng theo phương vuông góc sẽ tạo ra các mô men quay M_1 và M_2 ngược chiều nhau. Mô men quay tổng cộng sẽ là:

$$M = M_1 - M_2. \quad (2-62)$$

6.4.2. Công tơ cảm ứng một pha.

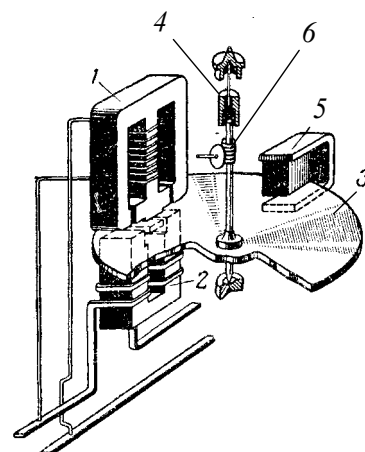
a) Cấu tạo.

Trên hình 2-61 là sơ đồ cấu tạo của công tơ cảm ứng một pha hay máy đếm điện năng. Về hình thức có nhiều dạng khác nhau, tuy nhiên chúng đều có những chi tiết chính sau:

- Cuộn dây điện áp 1 và cuộn dây dòng điện 2;
- Đĩa cảm ứng 3 và trục quay 4;
- Nam châm cản dộ 5;
- Cơ cấu đếm 6.

Cuộn dây điện áp 1 còn gọi là cuộn thế được mắc song song với phụ tải, có mạch từ làm bằng thép lá kỹ thuật để tránh dòng xoáy. Số vòng dây thay đổi theo giá trị điện áp định mức của công tơ. Với loại 110 V, số vòng dây từ 3000 ÷ 4000 vòng. Với điện áp định mức 220V thì số vòng dây là 6000 ÷ 7000 vòng loại dây đồng có $\Phi = 0,12 \div 0,14\text{mm}$.

Cuộn dòng điện 2 mắc nối tiếp với tải.



Hình 2-61. Công tơ 1 pha

Số vòng dây của cuộn dòng từ 20-30 vòng bằng dây đồng $\Phi = (1,4 \div 2,0)$ mm khi dòng định mức của công tơ là 5A. Cỡ dây đảm bảo số ampe-vòng của cuộn dòng cỡ $90 \div 150$ Av_g.

b) Nguyên lý làm việc.

Điện năng tiêu thụ trên phụ tải trong khoảng thời gian từ t_1 đến t_2 được tính bằng công thức:

$$W_T = \int_{t_1}^{t_2} P dt \tag{2-63}$$

Máy đếm được thiết kế sao cho vận tốc quay của đĩa tỷ lệ với công suất tiêu thụ trong mạch đo.

$$P = kn \tag{2-64}$$

Trong đó n – Vận tốc quay của đĩa;

k – Hệ số tỷ lệ, được gọi là hằng số của công tơ.

Số vòng mà đĩa quay được trong khoảng thời gian từ $t_1 \div t_2$ là:

$$N_T = \int_{t_1}^{t_2} n dt = \frac{1}{k} \int_{t_1}^{t_2} P dt = \frac{1}{k} W_T$$

Như vậy: $W_T = kN_T$ (2-65)

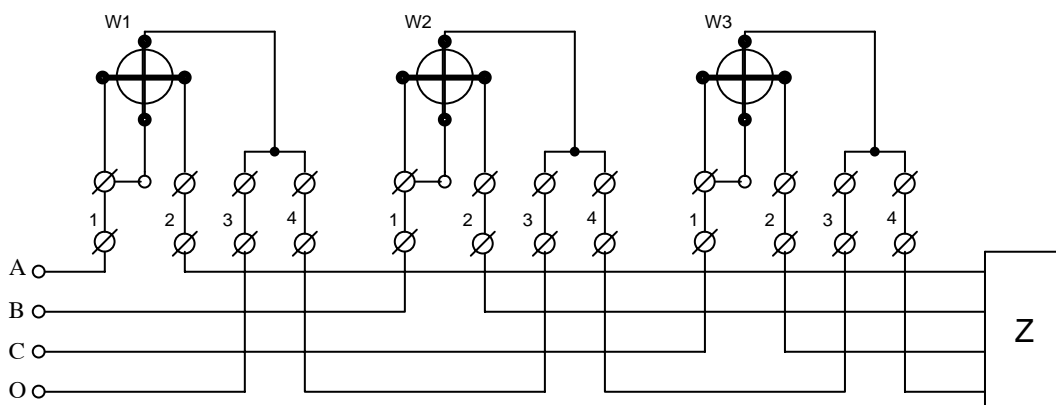
Công thức (2-65) cho thấy, điện năng mà phụ tải tiêu thụ trong khoảng thời gian t_1 đến t_2 tỷ lệ với số vòng quay của công tơ sau khoảng thời gian đó.

Hệ số tỷ lệ k thường được chọn với các giá trị 600, 1200 và 2400 vòng/1kW.

6.4.3. Đo điện năng trong mạch điện 3 pha.

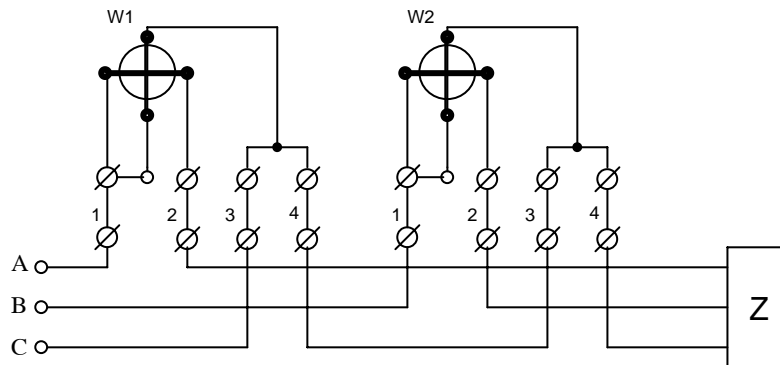
a) Dùng công tơ 1 pha.

Để đo điện năng trong mạch 3 pha có thể sử dụng các công tơ 1 pha mắc trong mạch tải của mỗi pha. Trên hình 2-62 là sơ đồ đo điện năng trong mạch 3 pha 4 dây bằng 3 công tơ 1 pha. Điện năng tiêu thụ của phụ tải 3 pha bằng tổng số chỉ của cả 3 công tơ.



Hình 2-62. Đo điện năng trong mạch 3 pha 4 dây bằng 3 công tơ 1 pha

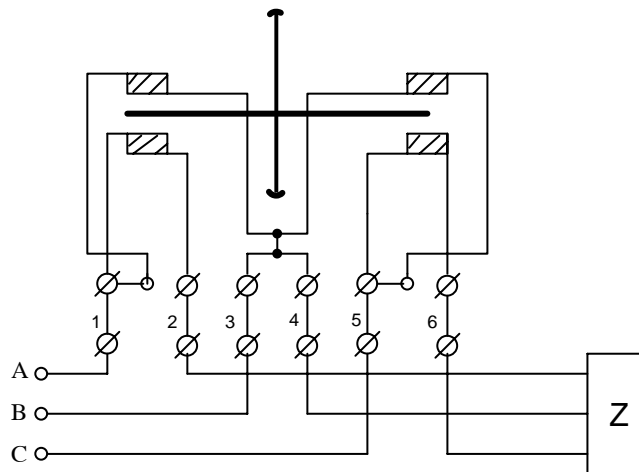
Cũng tương tự như phần đo công suất trong mạch 3 pha, với mạch điện 3 pha 3 dây có thể sử dụng 2 công tơ 1 pha và mắc theo sơ đồ hình 2-63. Lúc đó điện áp đặt vào cuộn thế của mỗi công tơ sẽ là điện áp dây. Điện năng tiêu thụ trên phụ tải bằng tổng số đếm của cả 2 công tơ.



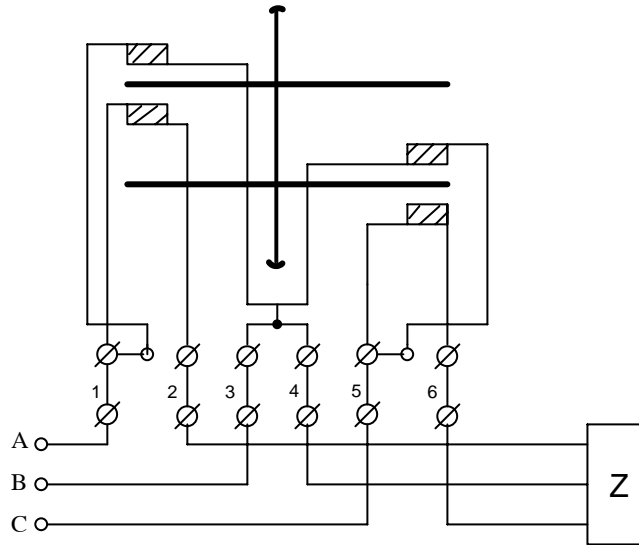
Hình 2-63. Đo điện năng trong mạch 3 pha 3 dây bằng 2 công tơ 1 pha

b) Dùng công tơ 3 pha.

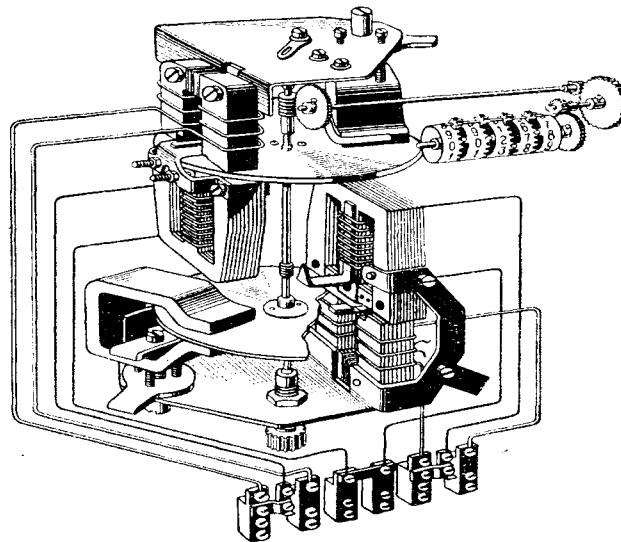
Trong thực tế để tiện dụng người ta chế tạo các công tơ cảm ứng 3 pha với các cơ cấu 1 đĩa (hình 2-64), 2 đĩa (hình 2-65, hình 2-66) và cơ cấu 3 đĩa cảm ứng (hình 2-66).



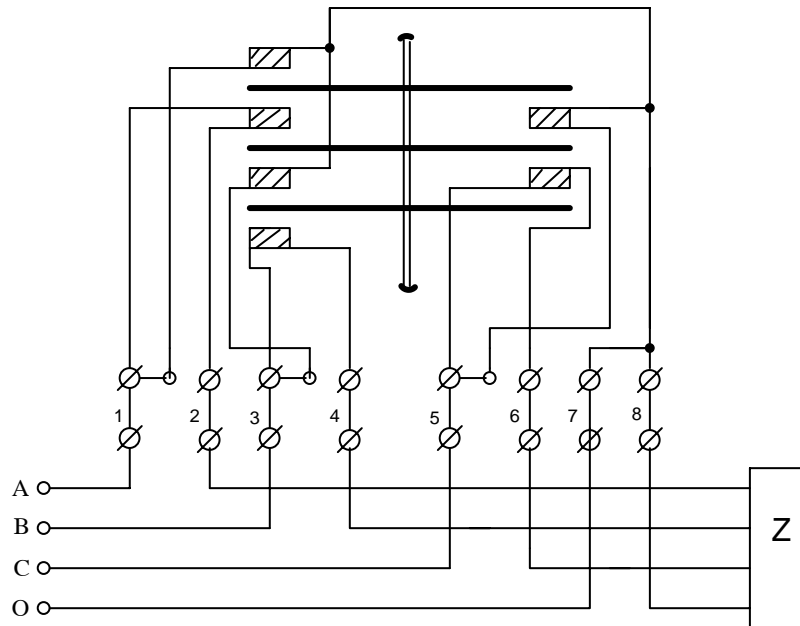
Hình 2-64. Công tơ 3 pha với cơ cấu 1 đĩa



Hình 2-65. Công tơ 3 pha với cơ cấu 2 đĩa



Hình 2-66. Cấu tạo công tơ 3 pha với cơ cấu 2 đĩa cảm ứng



Hình 2-67. Công tơ 3 pha với cơ cấu 3 đĩa cảm ứng

6.5. Biến dòng và biến áp đo lường.

6.5.1. Khái niệm chung.

Trong mạch điện xoay chiều, để mở rộng giới hạn đo của các dụng cụ người ta sử dụng các biến áp đo lường. Nhiệm vụ của các biến áp và biến dòng là chuyển các giá trị điện áp và dòng điện lớn về các giá trị nhỏ hơn để phù hợp với mạch đo.

Các biến dòng và biến áp đo lường còn có tác dụng cách ly mạch điện cao áp với dụng cụ đo để bảo đảm an toàn cho người sử dụng.

Về nguyên lý cấu tạo, các biến dòng và biến áp đo lường giống như các biến áp động lực.

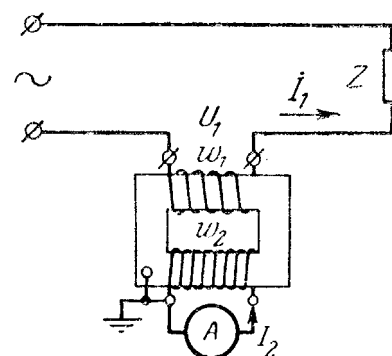
6.5.2. Biến dòng TI.

Biến dòng TI được áp dụng để mở rộng giới hạn đo dòng cho các dụng cụ đo. Sơ đồ nguyên lý của biến dòng TI và cách mắc trong mạch đo như hình vẽ 2-68.

Cuộn sơ cấp W_1 của TI mắc nối tiếp với tải Z. Cuộn thứ cấp W_2 được khép kín bằng ampe-mét hoặc cuộn dòng của wattmét điện động, hoặc cuộn dòng của công tơ điện.

Vì điện trở của cuộn thứ cấp rất nhỏ nên có thể coi điều kiện làm việc bình thường của máy biến dòng là chế độ ngắn mạch cuộn thứ cấp.

Cuộn sơ cấp của biến dòng cần phải được cách điện tốt với cuộn thứ và với vỏ máy. Để đảm bảo an toàn cho người sử dụng



người ta nối đất vỏ máy và một đầu cuộn thứ cấp.

Điện áp thứ cấp của biến dòng thường từ 1-6V. Dòng sơ cấp thay đổi theo tải, còn dòng thứ cấp của mọi máy biến dòng được thiết lập ở chế độ định mức là 5 A hoặc 1A.

Hình 2-68

Thông số cơ bản của biến dòng là hệ số biến dòng định mức:

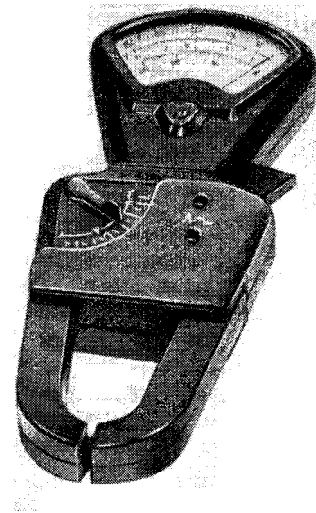
$$k_I = \frac{I_{1n}}{I_{2n}} \tag{2-66}$$

với I_{1n} và I_{2n} là trị số định mức của dòng sơ cấp và dòng thứ cấp của TI.

Hệ số biến dòng định mức k_I khác với hệ số biến áp $k_{21} = W_2/W_1$ một lượng không đáng kể, và trong thực tế với độ chính xác cho phép thường lấy $k = k_{21}$.

Khi đo, dụng cụ đo được mắc vào cuộn thứ cấp của TI. Giá trị của dòng cần đo sẽ bằng số chỉ của dụng cụ nhân với hệ số biến dòng định mức ghi trên dụng cụ.

Máy biến dòng cấu tạo theo nhiều dạng khác nhau, như loại cố định, loại xách tay. Để tiện lợi khi sử dụng người ta thiết kế tổ hợp biến dòng với dụng cụ đo trong cùng một dụng cụ đo hợp bộ như ampemét kim. Trên hình 2-69 là hình dáng của ampemét kim II-91.



Hình 2-69. Ampemét kim II-91

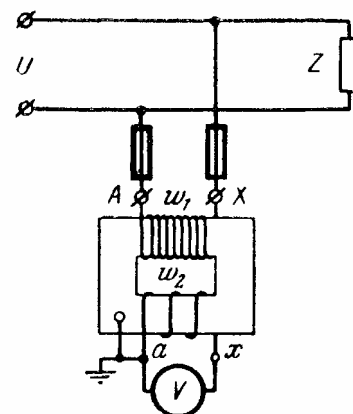
–*Chú ý.* Chế độ làm việc định mức của máy biến dòng TI là chế độ ngắn mạch cuộn thứ cấp. Do đó nếu tháo gỡ ampemét ra khỏi biến dòng TI cần nối tắt 2 đầu dây cuộn thứ, tránh ảnh hưởng của dòng từ hóa I_0 làm tổn hao từ đốt nóng TI.

6.5.3. Biến áp đo lường TU.

Biến áp đo lường được dùng để mở rộng thang đo cho các dụng cụ khi làm việc với lưới điện cao thế.

Cấu tạo và cách mắc biến áp vào mạch đo như trên hình 2-70. Cuộn sơ cấp W_1 mắc vào lưới điện cần đo, còn cuộn thứ cấp W_2 được mắc với đồng hồ đo vôn kế.

Giá trị điện áp định mức đối với cuộn sơ cấp của TU theo ГОСТ từ 380 V ÷ 500kV. Với các điện áp định mức nhỏ hơn 3kV áp dụng chất cách điện khô, còn khi điện áp cao hơn 3kV phải sử dụng chất cách điện là dầu. Khi điện áp định mức cuộn sơ là 35kV dùng máy biến áp một cấp, với các điện áp 110kV và cao hơn phải sử dụng các máy biến áp từ 2 cấp trở lên.



Giá trị điện áp thứ cấp U_2 định mức với các biến áp TU là 100V hoặc $100\sqrt{3}$ V. Bình thường TU làm việc ở chế độ gần như hở mạch vì điện trở của vôn kế vô cùng lớn. Điều kiện làm việc bình thường của TU rất khác với TI. Đối với TI dòng sơ cấp I_1 có thể biến thiên trong phạm vi khá rộng, tùy theo phụ tải. Còn với TU thông thường làm việc với điện áp bên sơ cấp biến đổi không nhiều.

Thông số cơ bản của TU là hệ số biến áp định mức:

$$k_U = \frac{U_{1n}}{U_{2n}}$$

Trong thực tế các máy biến áp đo lường TU được sản xuất với các cấp chính xác 0,05; 0,1; 0,2; 0,5; 1 và 3.

Hình 2-70. Biến điện áp TU

CHƯƠNG III: QUAN SÁT VÀ GHI DẠNG TÍN HIỆU

1. DAO ĐỘNG KÝ ĐIỆN TỬ

Trong kỹ thuật đo lường điện và vô tuyến điện, một trong những yêu cầu cơ bản để xác định tín hiệu là quan sát dạng và đo các tham số của tín hiệu. Các tín hiệu điện và vô tuyến điện là những hàm biến thiên theo thời gian. Do vậy, nếu thực hiện được một thiết bị để vẽ trực tiếp đồ thị biến thiên của tín hiệu theo thời gian thì có thể quan sát được hình dạng và đo lường được các thông số đặc tính của nó.

Thiết bị cho phép quan sát và đo đạc các tham số của tín hiệu là máy hiện sóng hay dao động ký điện tử (oscilloscope). Dao động ký điện tử là thiết bị đo thực hiện vẽ dao động đồ và hiện hình dạng sóng tín hiệu nhờ ống tia điện tử CRT (Cathode Ray Tube). Dao động ký điện tử có thể đo hàng loạt các thông số của tín hiệu: trị đỉnh, trị tức thời của điện áp, dòng điện; đo thời hạn xung, tần số, đo di pha, đo hệ số điều chế biên độ, vẽ đặc tuyến các linh kiện.

Nhờ trở kháng lối vào rất lớn nên phép đo có ưu điểm không làm ảnh hưởng tới chế độ công tác của mạch.

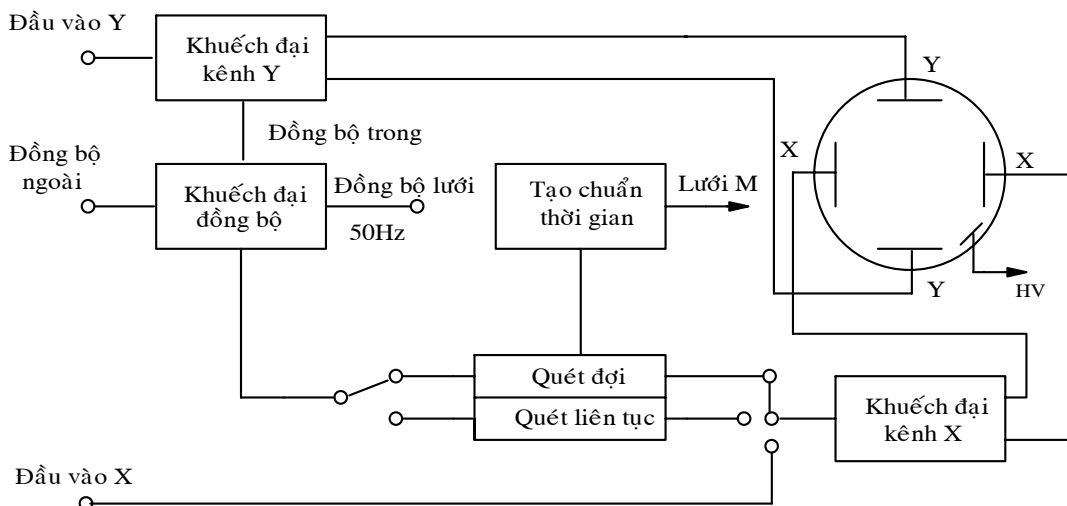
Nhờ độ nhạy cao dao động ký điện tử cho phép khảo sát các quá trình rất yếu cả tuần hoàn lẫn quá trình xung với khả năng phân biệt cao.

Các dao động ký điện tử được phân loại theo các dấu hiệu khác nhau:

- Phân loại theo dải tần: tần cao, tần thấp;
- Phân loại theo kênh đo: 1 kênh, 2 kênh, nhiều kênh;
- Phân loại theo số tia điện tử: 1 tia hay nhiều tia;
- Loại có nhớ hay không có nhớ.

Nhờ các đặc tính quý báu như trên nên dao động ký điện tử là thiết bị đo cơ bản và quan trọng không thể thiếu trong các phòng thí nghiệm điện tử.

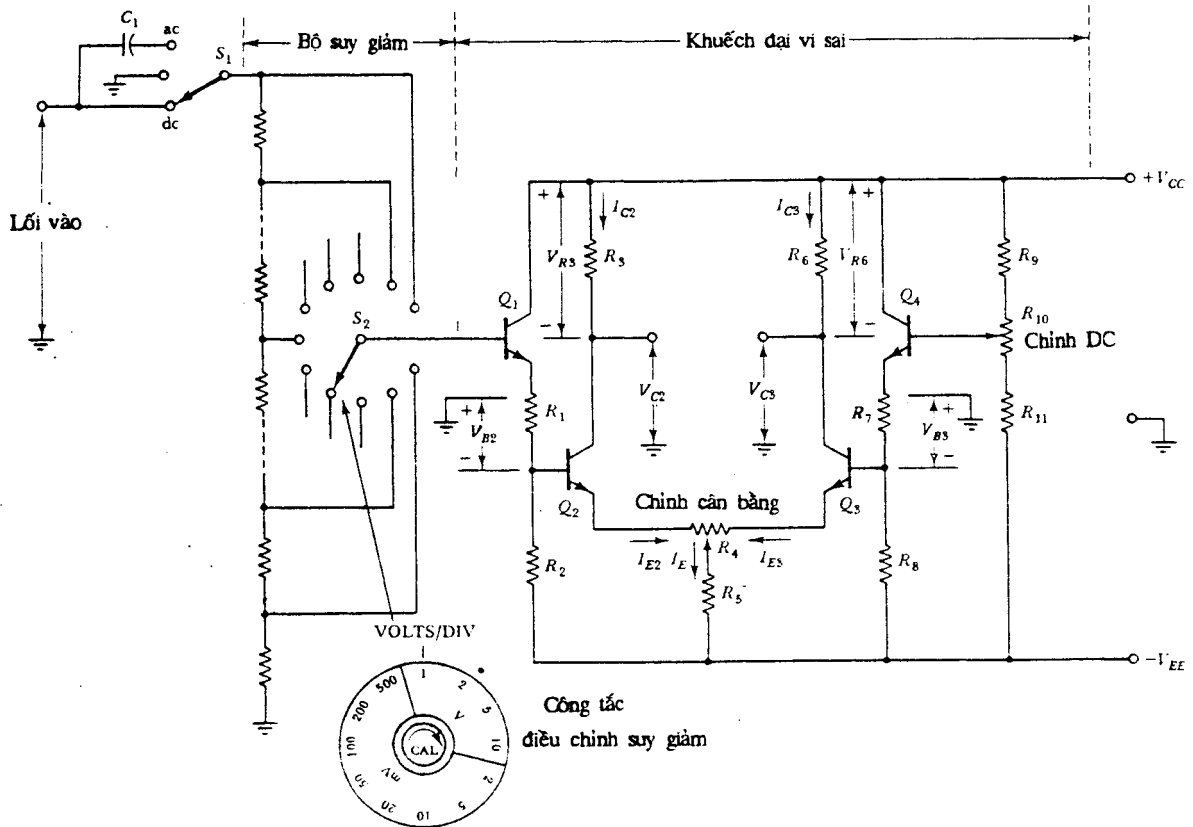
Sơ đồ khối chức năng của dao động ký điện tử 1 chùm tia chỉ ra trên hình 3-1.



Hình 3-1. Dao động ký điện tử.

§ 2. TẦNG KHUẾCH ĐẠI KÊNH Y

Sơ đồ nguyên lý của tầng khuếch đại kênh Y như hình 3-2.



Hình 3-2. Tầng khuếch đại kênh Y

Điện áp cần khảo sát qua mạch lối vào (DC hoặc AC), sau đó qua bộ suy giảm và đưa vào tầng khuếch đại vi sai trên các transistor Q_2, Q_3 . Các transistor Q_1 và Q_4 là các mạch gánh emitter để tạo trở kháng vào lớn.

Khi thế lối vào $V_i = 0$, ta có $V_{B1} = 0$. Điều chỉnh biến trở R_{10} sao cho $V_{B4} = 0$. Lúc đó 2 nửa vi sai cân bằng, $I_{C2} = I_{C3}$. Sụt áp trên R_3 và R_6 cho ta các điện áp trên collector của Q_1 và Q_2 tương ứng bằng nhau. Do đó $V_{C2} - V_{C3} = 0V$.

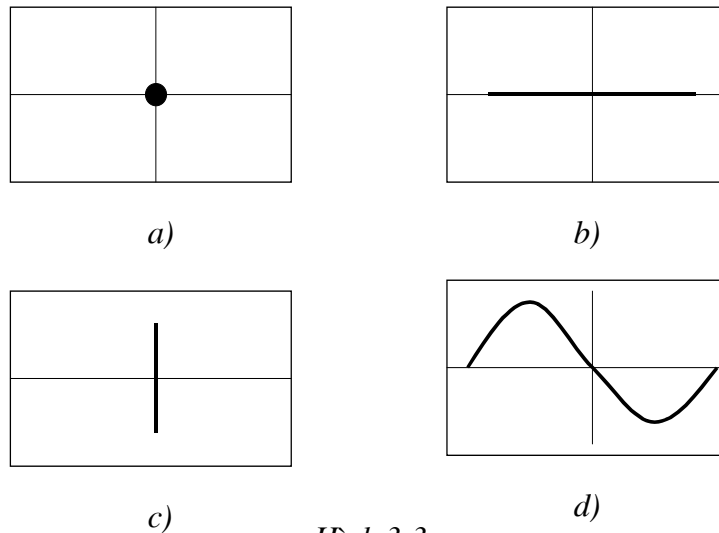
Khi có tín hiệu vào theo chiều dương, làm thế đáy V_{B2} tăng, I_{C2} tăng dẫn đến I_{C3} giảm. Dòng I_{C2} tăng khiến V_{C2} giảm dưới mức đất, trái lại, dòng I_{C3} giảm khiến V_{C3} tăng trên mức đất. Nếu $\Delta V_{C2} = -1V$ thì $\Delta V_{C3} = +1V$, nghĩa là có 2 điện áp ngược chiều nhau đặt trên collector của Q_2 và Q_3 . Hiệu điện thế này sẽ đặt lên 2 phiến lệch đứng YY của ống tia điện tử.

Chiết áp R_{10} làm nhiệm vụ điều chỉnh mức DC. Khi tiếp điểm động của R_{10} ở giữa, $V_{B4} = 0$ (ở mức thế đất). Khi tiếp điểm động của R_{10} dịch chuyển lên phía trên, $V_{B4} > 0$, V_{B3} tăng theo chiều dương làm I_{C3} tăng, nên I_{C2} giảm, V_{C3} giảm và V_{C2} tăng.

Thế này đặt vào phiến lái tia làm chùm electron lệch lên trên tâm màn hình, kết quả toàn bộ hình vẽ nâng lên trên mức DC bình thường. Ngược lại, khi tiếp điểm động của R_{10} dịch xuống phía dưới làm mức DC và toàn bộ hình vẽ dịch xuống dưới.

§ 3. HIỆN HÌNH DẠNG SÓNG

Nguyên tắc vẽ dao động đồ của dao động ký điện tử có thể minh họa trên hình 3-3.



Hình 3-3

- 3.1. Khi chưa có tín hiệu đặt vào các phiến lái tia XX và YY thì chùm tia điện tử sẽ đập vào giữa tâm màn hình. Trên màn có 1 vết sáng tròn (hình 3-3,a);
- 3.2. Khi đặt một điện áp quét dạng răng cưa U_x vào phiến lệch ngang XX, chùm tia điện tử sẽ di chuyển theo phương ngang và vẽ nên một vết sáng nằm ngang trên màn hình. Đây là chế độ quét đợi thường trực của máy hiện sóng (hình 3-3,b).
- 3.3. Khi chỉ có điện áp xoay chiều hình sin U_y đặt vào phiến lệch đứng YY, chùm tia điện tử sẽ di chuyển theo phương thẳng đứng với tần số của điện áp hình sin. Trên màn hình sẽ có 1 vết sáng thẳng đứng (hình 3-3,c).
- 3.4. Nếu trên phiến XX tác động điện áp quét U_x , trên phiến lệch đứng YY đặt điện áp xoay chiều hình sin U_y . Khi có sự đồng bộ giữa U_x và U_y thì trên màn hình ta sẽ quan sát được dạng sóng của điện áp hình sin (hình 3-3,d). Tùy thuộc vào tỷ số tần số giữa điện áp quét U_x và điện áp hình sin U_y mà trên màn hình ta sẽ quan sát được số chu kỳ của điện áp U_y .

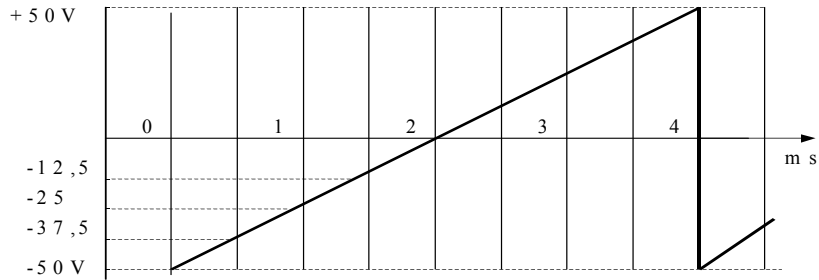
– Ví dụ. Một sóng tam giác 500 Hz với biên độ đỉnh 50V được đưa vào phiến lệch đứng YY của ống tia điện tử CRT. Trên các tấm lệch ngang XX đặt vào điện áp quét răng cưa tần số 250Hz, biên độ đỉnh 50V. CRT có độ nhạy lái tia đứng S_y

= 0,1 cm/V; độ nhạy lái tia ngang $S_x = 0,08$ cm/V. Giả sử hai tín hiệu được đồng bộ hóa. Hãy xác định và vẽ dạng sóng trên màn hình.

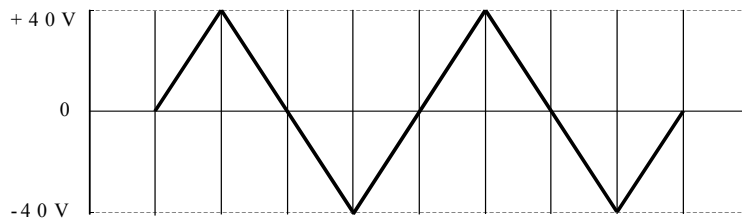
Ta có: Chu kỳ của sóng quét răng cưa (hình 3-4,a) là:

$$T_x = 1/f_x = 1/ 250 \text{ Hz} = 4 \text{ ms}$$

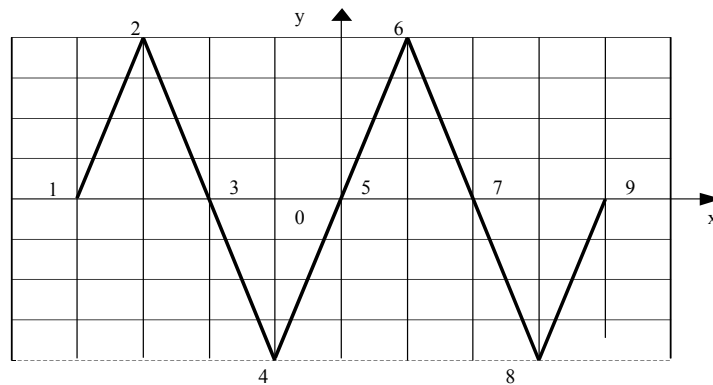
Với sóng tam giác (hình 3-4,b): $T_y = 1/f_y = 1/500 \text{ Hz} = 2 \text{ ms}$;



a)



b)



c)

Hình 3-4. Nguyên tắc hiện hình dạng sóng

Chùm tia điện tử sẽ dịch chuyển theo sự điều khiển của điện áp đặt vào các phiến lệch đứng và lệch ngang. Gọi tọa độ của điểm sáng trên màn hình theo các trục tọa độ Oxy tương ứng. Ta hãy xét các thời điểm sau:

– Tại thời điểm $t = 0$, điện áp đặt vào các phiến lệch đứng và lệch ngang tương ứng là:

$$V_y = 0V; V_x = -50V.$$

Như vậy, độ lệch đứng của tia điện tử $y = 0$, còn độ lệch ngang là:

$$x = V_x \cdot S_x = -50 \text{ V} \cdot 0,08 \text{ cm/V} = -4 \text{ cm}.$$

Vị trí của điểm sáng trên màn hình (điểm 1) có tọa độ (-4, 0).

– Khi $t = 0,5\text{ms}$:

$$V_x = -37,5\text{V}; V_y = 40\text{V}.$$

Tọa độ của chùm tia điện tử bây giờ sẽ là:

$$x = V_x \cdot S_x = -37,5 \cdot 0,08 = -3 \text{ cm};$$

$$y = V_y \cdot S_y = 40 \cdot 0,1 = 4 \text{ cm}.$$

Điểm 2 trên màn hình có tọa độ (-3, 4).

- Tại $t = 1 \text{ ms}$ (điểm 3); $V_x = -25\text{V}, V_y = 0\text{V}, x = -25 \cdot 0,08 = -2\text{cm}, y = 0$; ứng với tọa độ (-2, 0).
- Tại $t = 1,5 \text{ ms}$ (điểm 4) ; $x = -12,5 \cdot 0,08 = -1\text{cm}; y = -40 \cdot 0,1 = -4\text{cm}.$
- Tại $t = 2 \text{ ms}$ (điểm 5); $x = 0; y = 0. \text{v.v...}$
- cho đến thời điểm $t = 4 \text{ ms}$ (điểm 9), khi đó điểm sáng trên màn hình sẽ có tọa độ tương ứng với ($x=4\text{cm}, y=0$). Trên bảng 3-1 chỉ ra các tham số tương ứng với những tính toán nói trên.

Bảng 3-1

Thời điểm (ms)	0	0,5	1	1,5	2	2,5	3	3,5	4
Điện áp V_{xx} (V)	-50	-37,5	-25	-12,5	0	12,5	25	37,5	50
Điện áp V_{yy} (V)	0	40	0	-40	0	40	0	-40	0
Độ lệch ngang x (cm)	-4	-3	-2	-1	0	11	2	3	4
Độ lệch đứng y (cm)	0	4	0	-4	0	4	0	-4	0
Điểm sáng	1	2	3	4	5	6	7	8	9

Đồ thị dạng sóng hiện hình trên dao động ký điện tử chỉ ra trên hình 3-4, c cho thấy sau một chu kỳ của điện áp quét răng cưa V_x trên màn hình ta nhận được 2 chu kỳ của điện áp sóng tam giác V_y .

§ 4. BỘ TẠO GỐC THỜI GIAN

4.1. Bộ tạo dao động quét răng cưa.

Sơ đồ nguyên lý của mạch tạo dao động răng cưa chỉ ra trên hình 3-5. Mạch gồm 2 khối chức năng chính là: bộ tạo sóng quét răng cưa và trigger Schmitt không đảo. Điện áp lối ra của mạch tạo sóng quét răng cưa V_1 được đưa vào lối vào của trigger Schmitt. Do độ lợi của mạch khuếch đại thuật toán rất lớn (~ 20.000) nên mỗi thay đổi nhỏ giữa 2 lối vào của trigger cũng làm cho lối ra của nó ở mức bão hòa.

–Nguyên tắc hoạt động. Mạch tạo sóng quét răng cưa hoạt động trên cơ sở nạp và phóng của tụ điện. Transistor Q_1 và các điện trở thiên áp cho nó tạo nên nguồn dòng

ổn I_1 để nạp cho tụ C_1 . Transistor Q_2 đóng vai trò khóa xả cho tụ C_1 và được điều khiển bởi xung lối ra của trigger schmitt.

Ở trạng thái ban đầu thế lối ra của trigger ở mức bão hòa âm, Q_2 khóa, C_1 được nạp bằng dòng I_1 . Thế trên tụ tăng tuyến tính theo quy luật:

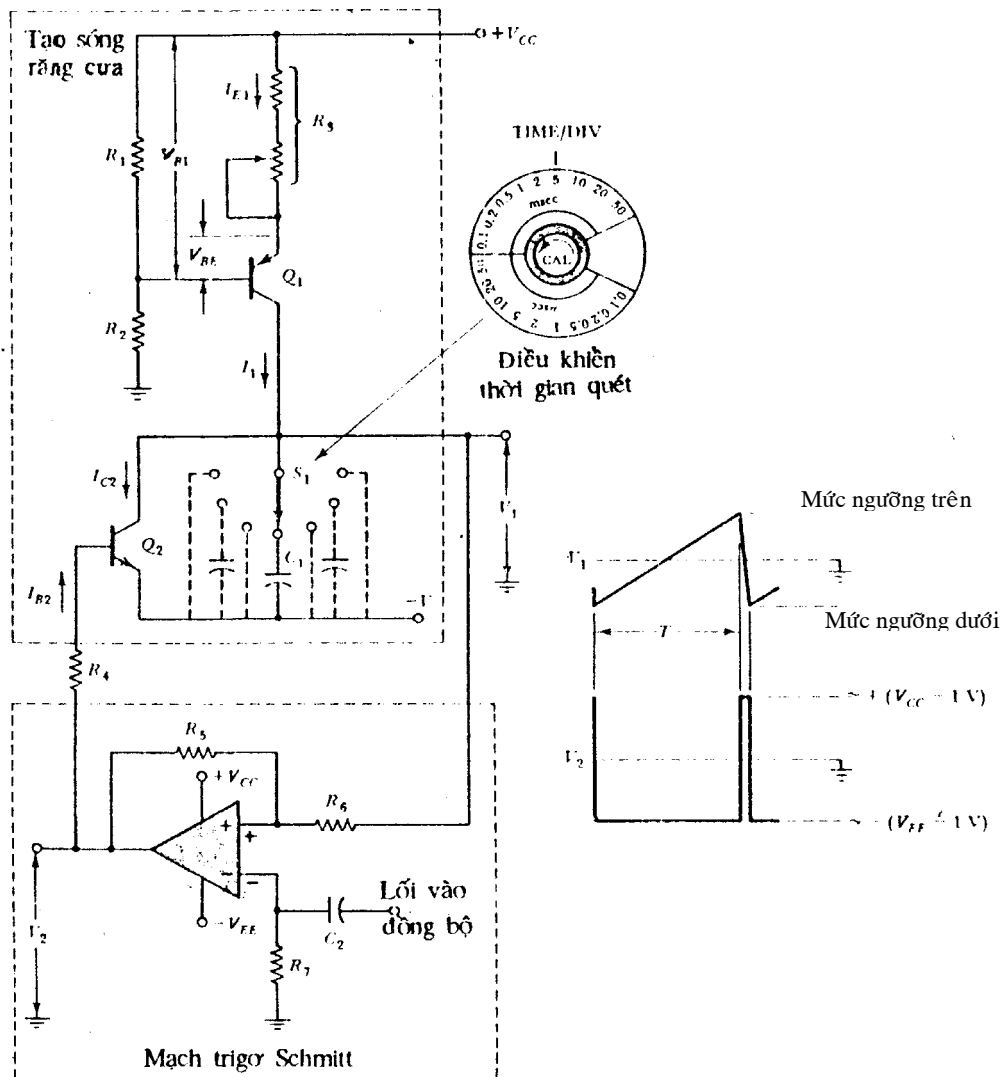
$$\Delta V_1 = \frac{I_1 t}{C_1} \tag{3-1}$$

Khi thế trên tụ đạt mức ngưỡng của trigger schmitt :

$$V_{C1} = V_{ng} = \pm(V_{CC} - 1) \frac{R_6}{R_5} \tag{3-2}$$

Trigger chuyển trạng thái lối ra lên bão hòa dương. Thế bão hòa này làm cho transistor Q_2 nhanh chóng dẫn thông bão hòa, mở đường cho tụ C_1 xả nhanh qua Q_2 . Khi thế trên tụ C_1 giảm xuống mức ngưỡng dưới kích trigger chuyển trạng thái lối ra sang bão hòa âm, cấm Q_2 và tụ C_1 lại được nạp lại. Cứ như thế lối ra trên collector Q_1 ta có dạng sóng răng cưa với mặt trước tăng tuyến tính, mặt sau gần như dốc đứng.

Để thay đổi chu kỳ sóng quét răng cưa, ta có thể thay đổi nguồn dòng I_1 bằng cách điều chỉnh biến trở R_3 , hoặc thay đổi thời hằng của mạch nạp nhờ chuyển mạch tụ C_1 (nút chuyển mạch TIME/DIV trên mặt máy - xem hình 3-5).



Hình 3-5. Nguyên lý của mạch tạo sóng quét

– Ví dụ. Mạch tạo sóng quét trên hình 3-5 có: $R_1 = 2,2 K$; $R_2 = 4,5K$; $R_3 = 4,2K$; $C_1 = 0,25\mu F$, $R_5 = 27K$; $R_6 = 3,9K$. Điện áp nguồn nuôi $\pm V_{CC} = \pm 15V$. Các transistor Q_1 và Q_2 là transistor Si. Hãy tính biên độ đỉnh – đỉnh V_{PP} và chu kỳ dạng sóng răng cưa T.

Ta có: Điện áp ngưỡng của trigger schmitt:

$$V_{ng} = \pm(V_{CC} - 1) \frac{R_6}{R_5} = \pm(15 - 1) \frac{3,9K}{2,7K} = \pm 2V$$

Biên độ đỉnh-đỉnh của điện áp răng cưa sẽ là:

$$V_{PP} = 2 V_{ng} = 2 \times 2V = 4V$$

Điện áp trên đáy của Q_1 là:

$$V_{B1} = V_{CC} \frac{R_1}{R_1 + R_2} = 4,9V \quad (\text{với giả thiết } I_{B1} \ll I_{B2}).$$

$$\text{Nguồn dòng: } I_{C1} = \frac{V_{B1} - V_{BE}}{R_3} = \frac{4,9V - 0,7V}{4,2K} = 1mA$$

$$\Delta V_1 = 4V_{PP}$$

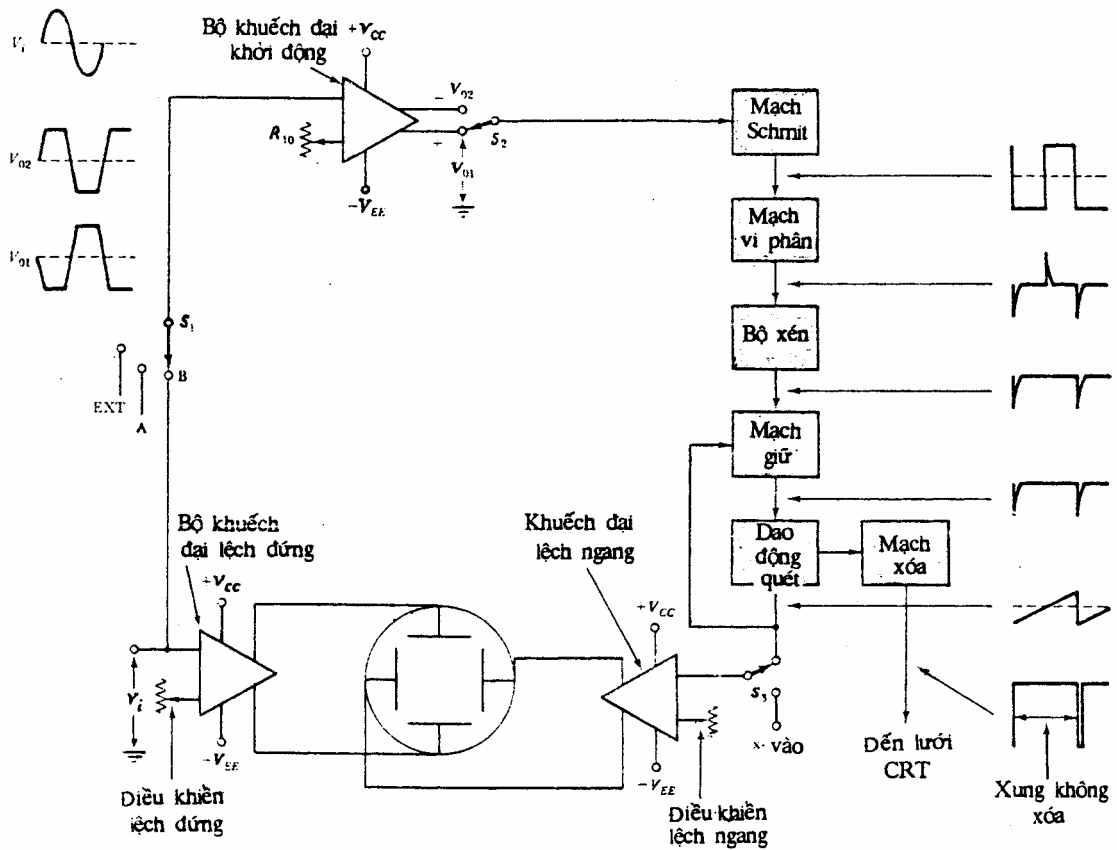
$$T = \frac{\Delta V_1 \cdot C_1}{I_{C1}} = \frac{4 \cdot 0,25\mu F}{1mA} = 1ms$$

4.2. Bộ tạo gốc thời gian tự động.

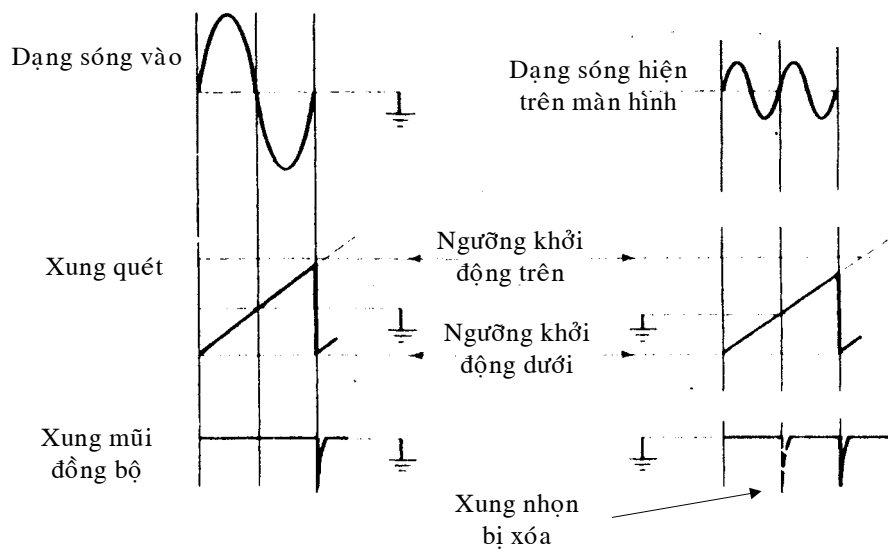
Để hiện hình chính xác dạng sóng, cần thực hiện đồng bộ hóa giữa sóng quét răng cưa và tín hiệu cần khảo sát. Khi mất đồng bộ hình sẽ bị trôi rất khó quan sát. Sự đồng bộ hóa được thực hiện nhờ đầu vào đồng bộ của mạch trigger Schmitt ở hình 3-5. Sơ đồ khối của bộ tạo gốc thời gian tự động minh họa trên hình 3-6.

Điện áp cần nghiên cứu được đưa vào bộ khuếch đại đứng YY và bộ khuếch đại khởi động của bộ tạo gốc thời gian. Bộ khuếch đại khởi động có đầu ra vi sai với 2 điện áp ngược pha nhau V_{01} và V_{02} . Điều chỉnh hệ số khuếch đại để đạt bão hòa sao cho sóng lối ra bị cắt đỉnh tới mức gần vuông. Chuyển mạch S_2 chọn sóng V_{01} hay V_{02} đưa vào trigger schmitt (có các ngưỡng V_{n1} và V_{n2} nằm đối xứng qua mức đất). Tín hiệu lối ra của trigger schmitt là sóng vuông đồng bộ hóa chính xác với tín hiệu đưa vào các phiến lệch đứng YY. Sóng vuông qua mạch vi phân sau đó qua mạch cắt phần xung dương, lấy phần xung mũi âm để đưa vào lối vào đồng bộ của mạch tạo sóng quét răng cưa.

Tín hiệu ra từ mạch tạo sóng quét V_2 (xem hình 3-5) lối ra của trigger schmitt là dạng xung được đảo và vi phân, tạo thành xung dương trong thời gian quét thuận và xung âm trong thời gian quét ngược đưa về lưới điều chế M của CRT. Các xung âm (xung xóa) sẽ kéo lưới xuống mức âm đủ để xóa hoàn toàn chùm electron trong thời gian quét ngược.



Trên hình 3-7 minh họa sự đồng bộ hóa sóng quét răng cưa và sóng tín hiệu cần nghiên cứu, khi hiện hình một chu kỳ (hình 3-7,a) và hiện 2 chu kỳ (hình 3-7,b).



Hình 3-7. Đồng bộ hóa sóng quét răng cưa và tín hiệu nghiên cứu

Hình 3-6. Bộ tạo gốc thời gian tự động

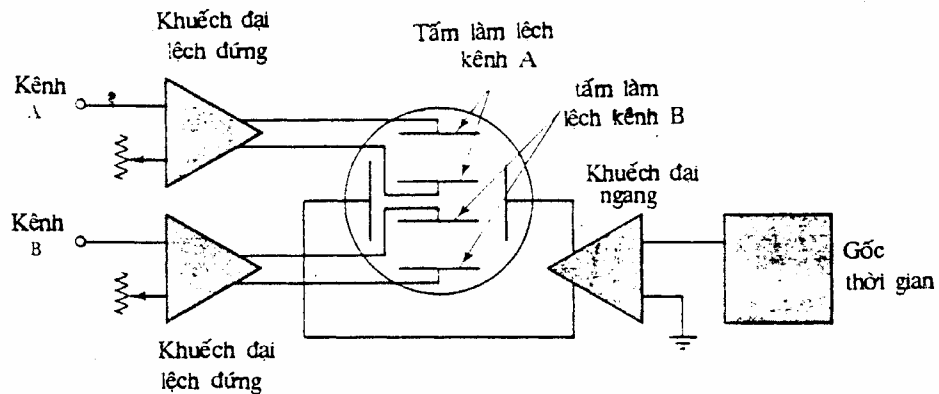
§ 5. DAO ĐỘNG KÝ NHIỀU KÊNH

Thông thường các dao động ký điện tử được thiết kế nhiều kênh để có thể hiện hình đồng thời từ 2 dạng sóng trở lên. Các dao động ký nhiều kênh cho phép dễ dàng quan sát, so sánh và đo đạc các tham số của các tín hiệu một cách đồng thời; chẳng hạn có thể quan sát đồng thời tín hiệu lối vào và tín hiệu lối ra của một bộ khuếch đại, một bộ biến đổi điện tử, hay một mạng tứ cực nói chung; từ đó dễ dàng xác định được các tham số đặc tính của mạch.

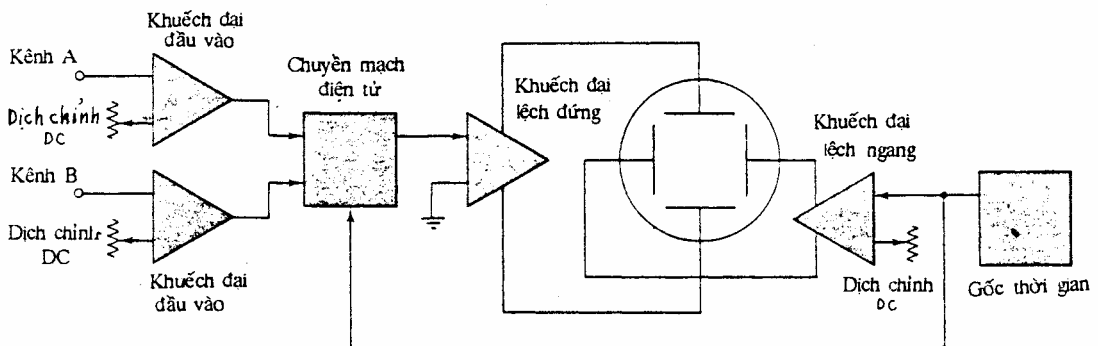
Đối với dao động ký 2 kênh, có thể thực hiện theo 2 phương pháp:

5.1. Ống tia điện tử CRT được thiết kế với 2 súng phóng điện tử, 2 kênh điều khiển lệch đứng riêng biệt và một kênh lệch ngang chung (hình 3-8). Trường hợp này dao động ký còn gọi là máy hiện sóng 2 chùm tia.

5.2. Ống tia điện tử với 1 súng điện tử, nhưng được tách thành 2 kênh nhờ một bộ chuyển mạch điện tử. Tần số chuyển mạch được điều khiển nhờ bộ tạo gốc thời gian (hình 3-9).



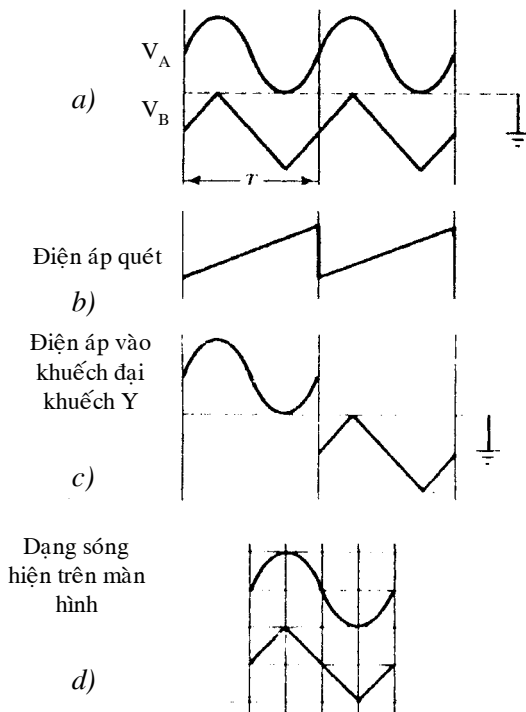
Hình 3-8. Dao động ký với CRT có 2 kênh riêng biệt



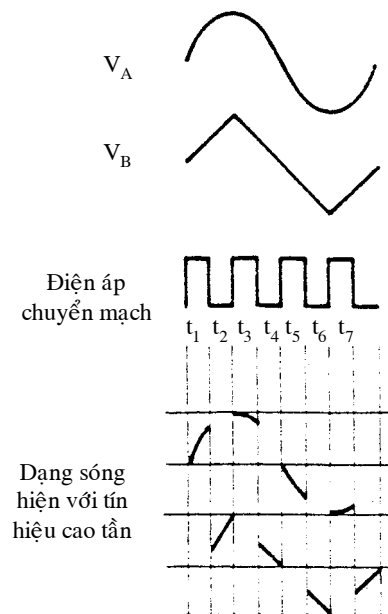
Hình 3-9. Dao động ký với 2 kênh dùng chuyển mạch điện tử

Với dao động ký đa kênh kiểu dùng chuyển mạch điện tử, hoạt động của bộ tạo quét có thể thực hiện theo một trong hai chế độ hoặc là quét kiểu luân phiên hoặc là quét theo kiểu ngắt quãng (chop mode switching).

Trên hình 3-10 minh họa nguyên tắc hoạt động của kiểu quét luân phiên, trong đó: V_A – dạng sóng sin đưa vào kênh A, chu kỳ T; V_B – Dạng sóng tam giác đưa vào kênh B. Cả 2 sóng được đồng bộ hóa và được dịch mức DC. Điện áp đưa vào kênh A là V_A được dịch lên trên mức đất, còn điện áp V_B dịch xuống dưới mức đất (hình 3-10,a). Bộ chuyển mạch cho thế V_A từ kênh A vào khuếch đại đứng trong khoảng thời gian từ $0 \div t_1$, và cho thế V_B từ kênh B vào khuếch đại đứng trong khoảng thời gian từ $t_1 \div t_2$ (hình 3-10,c). Tần số lặp lại của chuyển mạch đủ lớn cho phép các dạng sóng có vẻ hiện một cách đồng thời trên màn hình (hình 3-10,d).



Hình 3-10. Kiểu quét luân phiên



Hình 3-11. Kiểu quét ngắt quãng

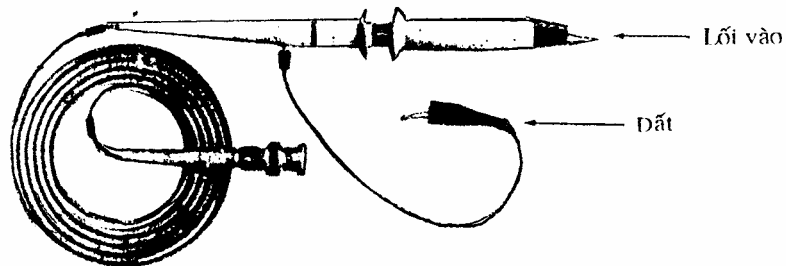
Trong chế độ quét kiểu ngắt quãng thì hoạt động của mạch được minh họa trên hình 3-11. Trong thời gian t_1 bộ chuyển mạch cho tín hiệu kênh A đưa vào kênh khuếch đại đứng, trong thời gian t_2 cho tín hiệu kênh B, sau đó tiếp tục tín hiệu kênh A vào trong thời gian t_3 và tín hiệu kênh B vào trong thời gian t_4 , v.v... Cứ như thế dạng sóng vào được lượng tử hóa theo tần số của điện áp chuyển mạch, và hình dạng sóng đối với các tín hiệu cao tần có dạng như chỉ ra trên hình 3-11. Đối với các tín hiệu tần thấp vết gián đoạn là không nhìn thấy.

Như vậy, chế độ quét luân phiên thích hợp đối với các tín hiệu cao tần, còn kiểu ngắt quãng tốt đối với các tín hiệu tần thấp.

§ 6. ĐẦU DÒ CỦA ĐẠO ĐỘNG KÝ

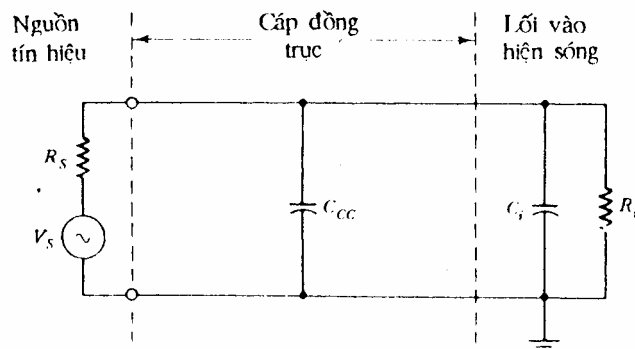
6.1. Đầu dò 1:1.

Khác với các máy đo thông thường, các đầu đo của dao động ký điện tử làm bằng cáp đồng trục nối với đầu dò (probe). Mỗi probe có 2 đầu nối: *đầu vào* và *đầu tiếp đất*. Đầu tiếp đất nối với màn chắn của cáp, còn đầu vào nối với lõi của cáp đồng trục dùng để dẫn tín hiệu cần đo (hình 3-12).



Hình 3-12. Đầu dò (probe) 1:1 của dao động ký điện tử.

Kiểu đầu dò này được gọi là đầu dò 1:1. Mạch điện tương đương của đầu dò khi nối với nguồn tín hiệu như trên hình 3-13. Cáp đồng trục có một điện dung tương đương C_{cc} mà giá trị của nó cỡ hàng trăm picôFara. Trở kháng vào của máy hiện sóng thường là $1M\Omega$ mắc song song với một điện dung cỡ $30pF$. Trở kháng toàn phần do cáp đồng trục và đầu vào của máy hiện sóng phải đảm bảo luôn luôn lớn hơn nhiều so với trở kháng của nguồn tín hiệu. Nếu điều kiện trên không thỏa mãn tín hiệu sẽ bị suy giảm và pha sẽ bị dịch chuyển khi nối với máy hiện sóng.



Hình 3-13. Mạch tương đương của đầu dò khi nối với nguồn tín hiệu

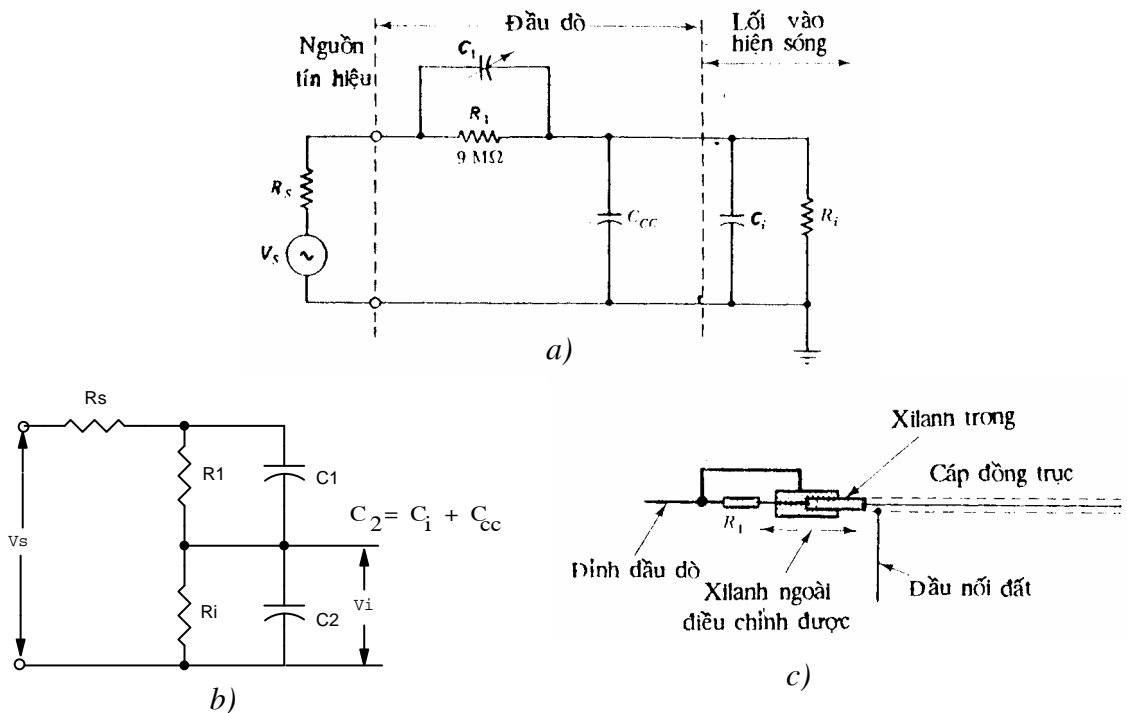
Ở những tần số mà dung kháng của các tụ ($C_{cc} + C_i$) lớn hơn nhiều so với các điện trở thuần R_s và R_i thì ảnh hưởng của điện dung không đáng kể. Điện áp lối vào máy hiện sóng là:

$$V_i = V_s \frac{R_i}{R_s + R_i} \quad (3-3)$$

Với sự tăng của tần số tín hiệu, dung kháng sẽ nhỏ dần và tín hiệu vào sẽ bị suy giảm đáng kể khi truyền qua probe. Ở tần số mà dung kháng bằng R_s tín hiệu sẽ bị suy giảm 3dB và bị dịch pha 45° .

6.2. Đầu dò suy giảm.

Đầu dò suy giảm dùng để giảm mức tín hiệu vào theo một hệ số nhất định, thường là tỷ lệ 10:1. Sơ đồ mạch nối đầu dò suy giảm 10:1 với nguồn tín hiệu, sơ đồ tương đương và cấu tạo của probe chỉ ra trên hình 3-14.



3-14. Mạch đầu dò suy giảm 10:1 của máy hiện sóng.

- a) Sơ đồ nối đầu dò với nguồn tín hiệu,
- b) Sơ đồ tương đương.

Ở dải tần thấp và trung bình, ảnh hưởng của các điện dung là nhỏ, nên không gây ảnh hưởng nhiều đến việc truyền dẫn tín hiệu. Điện áp vào máy hiện sóng là:

$$V_i = V_s \frac{R_i}{R_1 + R_s + R_i} \quad (3-4)$$

Khi $R_s \ll R_1$ thì:

$$V_i \approx V_s \frac{R_i}{R_1 + R_i} \quad (3-5)$$

Với $R_1 = 9M\Omega$ và $R_i = 1M\Omega$, thì:

$$V_i = V_s \frac{1M\Omega}{9M\Omega + 1M\Omega} = \frac{V_s}{10}$$

Độ suy giảm tín hiệu do ảnh hưởng của các tụ điện độc lập có thể xác định như sau:

$$V_i = V_s \frac{X_{C_2}}{X_{C_1} + X_{C_2}} = V_s \frac{1/\omega C_2}{1/\omega C_1 + 1/\omega C_2} = V_s \frac{1}{(C_2/C_1) + 1};$$

$$V_i = V_s \frac{C_1}{C_1 + C_2}. \tag{3-6}$$

Trong đó C_2 là điện dung tương đương của cáp đồng trục C_{cc} và điện dung vào của máy hiện sóng C_i . Khi mạch tụ làm suy giảm tín hiệu theo cùng tỷ lệ như mạch điện trở thì từ (3-5) và (3-6) ta có:

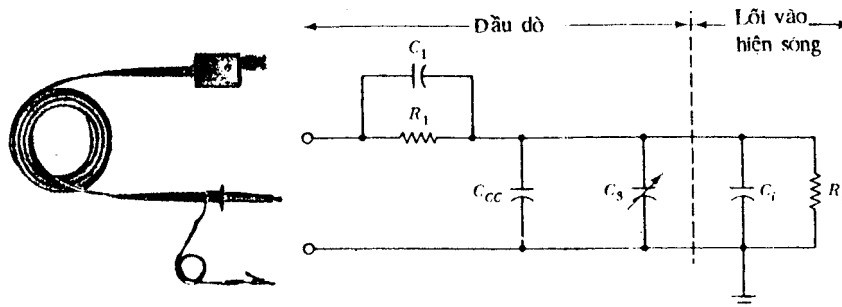
$$\frac{R_i}{R_1 + R_i} = \frac{C_1}{C_1 + C_2} \tag{3-7}$$

Nếu vẽ giản đồ pha có thể thấy rõ điện áp trên tụ C_2 và R_i là cùng pha và bằng nhau về mặt biên độ. Như vậy tụ C_1 bù trừ hoàn toàn sự có mặt của tụ C_2 . Nói cách khác, sự suy giảm do ảnh hưởng của tụ C_2 được bù trừ nhờ điện dung C_1 . Giá trị của tụ C_1 được tính theo hệ thức:

$$C_1 = C_2 \frac{R_i}{R_1} \tag{3-8}$$

Trên hình 3-14,c là cấu tạo điển hình của một đầu dò suy giảm. C_1 là điện dung giữa các ống trụ kim loại đồng tâm mắc song song với R_1 .

Một kiểu đầu dò suy giảm 10:1 khác và mạch tương đương của nó vẽ trên hình 3-15. Trong trường hợp này, C_1 là tụ cố định, còn tụ biến đổi phụ C_3 mắc song song với C_i và C_{cc} .



Hình 3-15. Đầu dò 10:1 – sơ đồ mạch và đầu vào của máy hiện sóng

6.3. Đầu dò chủ động (Active probe).

Đầu dò chủ động chứa các bộ khuếch đại điện tử nhằm tăng trở kháng lối vào và giảm thiểu điện dung vào. Trong các đầu dò chủ động hiện đại sử dụng các tầng vào FET, hoặc khuếch đại thuật toán đầu vào FET được mắc theo kiểu lặp áp. Trở kháng vào thông thường từ $1M\Omega \div 10M\Omega // 3,5pF$. Phải có nguồn nuôi cho bộ khuếch đại hoạt động. Nguồn nuôi này có thể lấy từ máy hiện sóng hoặc tạo bộ nguồn riêng.

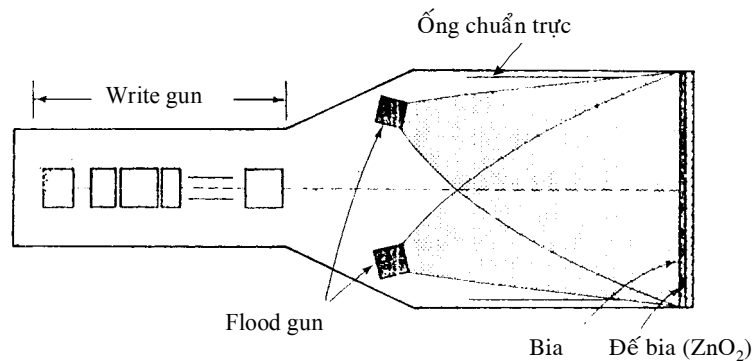
§ 7. DAO ĐỘNG KÝ CÓ NHỚ

7.1. Dao động ký có nhớ dạng tương tự.

Trong thực tế kỹ thuật có những trường hợp cần phải nghiên cứu những tín hiệu không lặp lại, những biến cố đơn. Để có thể lưu giữ được dạng tín hiệu người ta sử dụng các dao động ký có nhớ dạng tương tự.

Ta biết rằng đối với các dao động ký thông thường, sự phát sáng huỳnh quang trên màn hình xảy ra khi được chùm tia điện tử có năng lượng đủ lớn đập vào. Thời gian phát sáng chỉ cỡ miligiây và nó phụ thuộc vào bản chất của chất huỳnh quang và được đặc trưng bằng độ dư huy của chất đó.

Trong các dao động ký có nhớ, CRT được chế tạo đặc biệt cho phép hình ảnh trên màn huỳnh quang có thể lưu sáng hàng giờ hoặc lâu hơn. Trên hình 3-16 minh họa cấu trúc của CRT loại nhớ tương tự kiểu lưu sáng hai trạng thái ổn định.



Hình 3-16. CRT nhớ tương tự kiểu lưu sáng hai trạng thái ổn định

Thuật ngữ *hai trạng thái ổn định* dùng cho các CRT có thể hoạt động ở một trong 2 trạng thái có nhớ và không có nhớ.

Ngoài các bộ phận thông thường như trong các CRT của các dao động ký khác (súng điện tử write gun – súng viết, và các hệ thống lái tia), trong ống CRT của dao động ký lưu trữ còn có thêm các bộ phận:

- 7.1.1. Hệ thống súng tưới hay súng phun (flood gun) đặt phía sau tấm lái tia lệch đứng. Nhiệm vụ của súng tưới là tạo ra các electron có năng lượng thấp tưới đều khắp màn hình. Do các electron có năng lượng thấp nên không đủ gây phát sáng huỳnh quang.
- 7.1.2. Màn lưu trữ. Được cấu tạo từ một lớp mỏng oxít kẽm (ZnO_2) trên phủ chất huỳnh quang. Lớp oxít kẽm gọi là đế bia, màn huỳnh quang gọi là bia.

Hoạt động của CRT loại lưu sáng như sau:

Khi chùm tia điện tử từ súng viết có năng lượng cao bắn tới màn huỳnh quang (bia), màn sẽ phát sáng tại những điểm bị electron đập vào. Đồng thời với việc phát quang sẽ xảy ra sự phát xạ các electron thứ cấp. Màn (bia) tại những chỗ bị kích hoạt

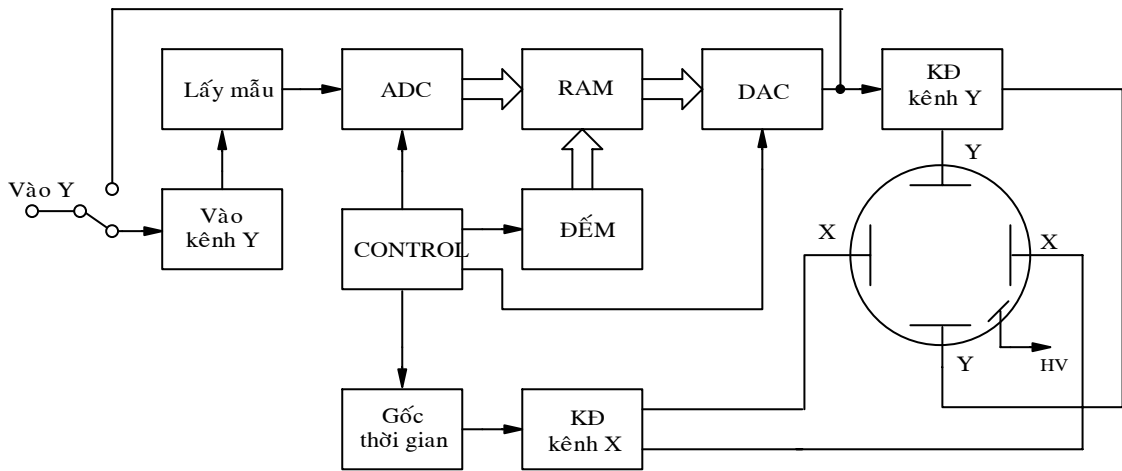
do mất electron nên tích điện dương. Nói cách khác một đường tích điện dương có dạng của tín hiệu vào sẽ được vạch ra trên màn huỳnh quang. Chùm tia điện tử từ súng phun phát ra sẽ được hút về phía đường tích điện dương trên bia và chạy về đế bia có thể dương hơn. Khi đi qua lớp nhốt huỳnh quang chúng làm cho phốt pho tiếp tục phát sáng. Như vậy mặc dù tín hiệu vào đã tắt, nhưng trên màn hình ta vẫn giữ được dạng sóng của nó.

7.2. Dao động ký có nhớ dạng số

Sơ đồ khối của dao động ký số được chỉ ra trên hình 3-17. Hoạt động của máy như sau:

Điện áp tín hiệu cần nghiên cứu sau khi qua mạch lối vào sẽ được lấy mẫu và được biến đổi sang dạng số nhờ khối biến đổi ADC (Analog to Digital Converter). Mã số lối ra của ADC được lưu trữ trong bộ nhớ RAM với địa chỉ xác định bởi bộ đếm.

Khi muốn đưa dữ liệu ra màn hình, bộ điều khiển đọc địa chỉ bộ đếm sẽ gọi địa chỉ trong RAM đưa số liệu qua mạch biến đổi số tương tự DAC (Digital to Analog Converter). Tín hiệu tương tự lối ra của DAC sẽ qua mạch khuếch đại Y để đưa vào kênh lệch đứng YY của CRT, đồng thời bộ điều khiển khởi phát bộ tạo gốc thời gian để tạo sóng quét đưa vào kênh lệch ngang XX. Trên màn hình ta sẽ quan sát được dạng sóng đã lưu trữ.



Hình 3-17. Dao động ký lưu trữ dạng số

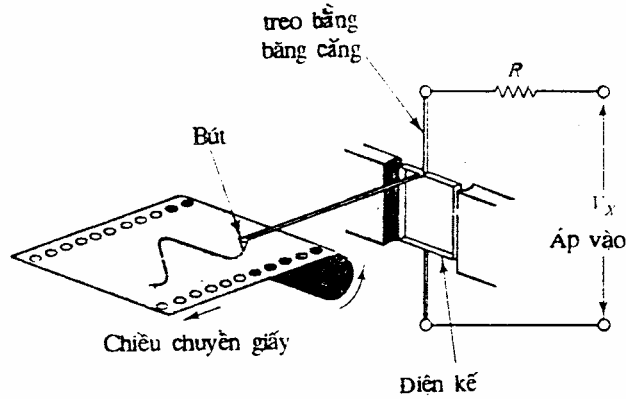
Dao động ký cũng hoạt động ở 2 chế độ nhớ và không nhớ. Trường hợp không nhớ tín hiệu vào trực tiếp đưa vào kênh khuếch đại Y để đưa vào điều khiển phiến lệch YY của CRT.

§ 8. DỤNG CỤ GHI BIỂU ĐỒ

8.1. Máy ghi biểu đồ trên băng kiểu điện kế

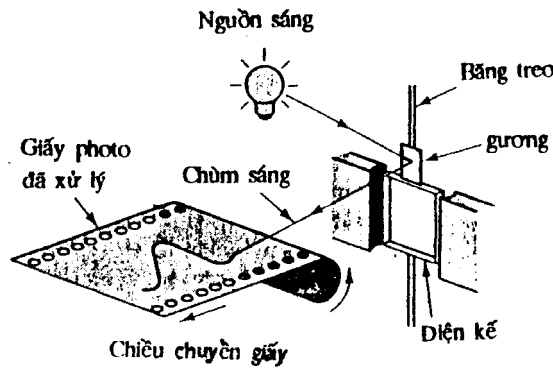
Nguyên tắc của máy ghi biểu đồ trên băng giấy kiểu điện kế dùng bút ghi chỉ ra trên hình 3-18. Trên trục của một điện kế khung quay từ điện gắn một bút vẽ, đầu

bút tì lên giấy như hình vẽ. Dưới tác dụng của điện áp đặt vào, khung dây sẽ quay và kéo theo bút vẽ vạch lên giấy. Độ lệch của bút sẽ tỷ lệ thuận với điện áp đặt vào khung dây. Khi tờ giấy chạy với tốc độ không đổi dưới bút vẽ thì dạng sóng của điện áp vào sẽ được vẽ ra trên giấy. Do sự chuyển động của giấy tỷ lệ với thời gian nên dụng cụ trên còn được gọi là máy ghi biểu đồ theo tọa độ $x(t)$.



Hình 3-18. Máy ghi biểu đồ trên băng giấy kiểu điện kế.

Một phương pháp khác để vẽ đồ thị trên băng giấy minh họa trên hình 3-19. Trong trường hợp này hệ thống làm lệch là một điện kế nhỏ có gương quay kiểu chỉ thị bằng ánh sáng thay cho bút vẽ. Một hệ thống quang học điều tiêu chính xác chùm tia sáng tử ngoại chiếu lên gương và phản chiếu lên băng giấy ảnh, kết quả thu được ảnh của tín hiệu nghiên cứu trên băng giấy ảnh.



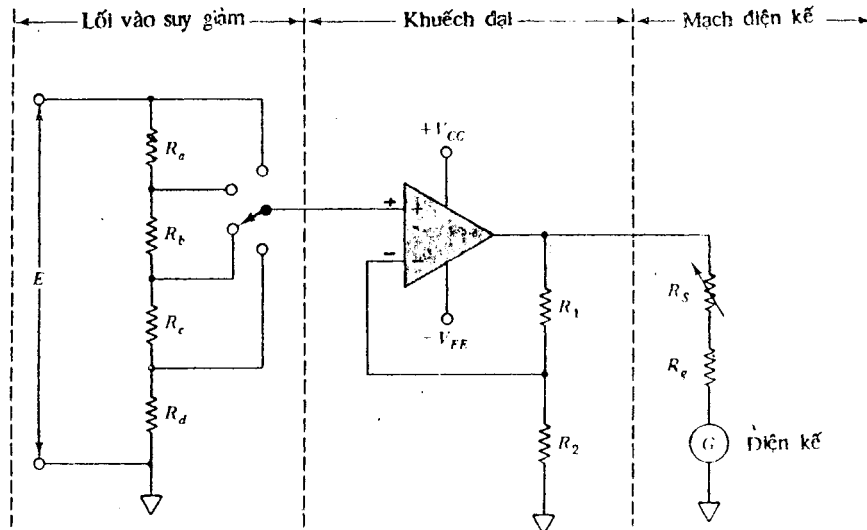
Hình 3-19. Máy ghi biểu đồ trên băng dùng tia sáng.

Ưu điểm chủ yếu của phương pháp này là hệ thống cho phép ghi các dạng sóng với tần số cao tới 5kHz, trong khi máy ghi kiểu dùng bút bị hạn chế tối đa là 200Hz. Tuy nhiên phương pháp này đòi hỏi phải có loại giấy ảnh xử lý đặc biệt.

Ngoài phần cơ khí để điều khiển sự dịch chuyển của băng giấy thì phần còn lại của máy ghi giống như cơ cấu của một vôn kế điện tử tương tự. Sơ đồ mạch điều khiển điện kế dùng cho máy ghi như hình 3-20.

Bộ suy giảm để thay đổi khoảng điện áp lối vào và được điều chỉnh để cho các tầm đo 1cm/V; 2cm/V hoặc 0,1cm/V; v.v...

Hệ thống điều khiển kéo băng giấy dùng mô tơ và các hệ thống truyền động bánh răng để kéo giấy được điều khiển bằng dòng điện nhờ các biến trở. Có thể điều chỉnh tốc độ dịch chuyển của băng giấy ở mức cao tới 5cm/s, hoặc ở mức thấp tới 5cm/h. Ngoài ra còn có thêm một hệ thống cơ khí để nâng và hạ bút.



Hình 3-20. Mạch điều khiển điện kế dùng cho máy ghi biểu đồ

8.2. Máy ghi biểu đồ trên băng giấy kiểu chiết áp.

Hoạt động của máy ghi biểu đồ trên băng giấy kiểu chiết áp theo nguyên tắc biến trở tự cân bằng. Sơ đồ nguyên lý của dụng cụ chỉ ra trên hình 3-21

Bút ghi được gắn trên một dây kéo và chuyển động nhờ mô tơ. Đầu giữ bút gắn với đầu con trượt của một biến trở chiết áp. Hai đầu của chiết áp đặt dưới nguồn điện áp một chiều ($\pm E$). Điện áp lấy ra từ đầu con trượt thông qua một dây điện trở nhỏ qua mạch khuếch đại lặp lại để đưa vào một mạch cộng điện áp.

Mô tơ kéo điều khiển bút ghi hoạt động dưới sự tác động của điện áp trên lối ra của bộ khuếch đại cộng. Ký hiệu các dòng lối vào mạch cộng áp là I_2, I_3 và I_4 , ta có điện áp lối ra của mạch cộng là:

$$V_o = -R_5(I_2 + I_3 + I_4) = -R_5 \left(\frac{V_2}{R_2} + \frac{V_i}{R_3} + \frac{V_F}{R_4} \right); \quad (3-9)$$

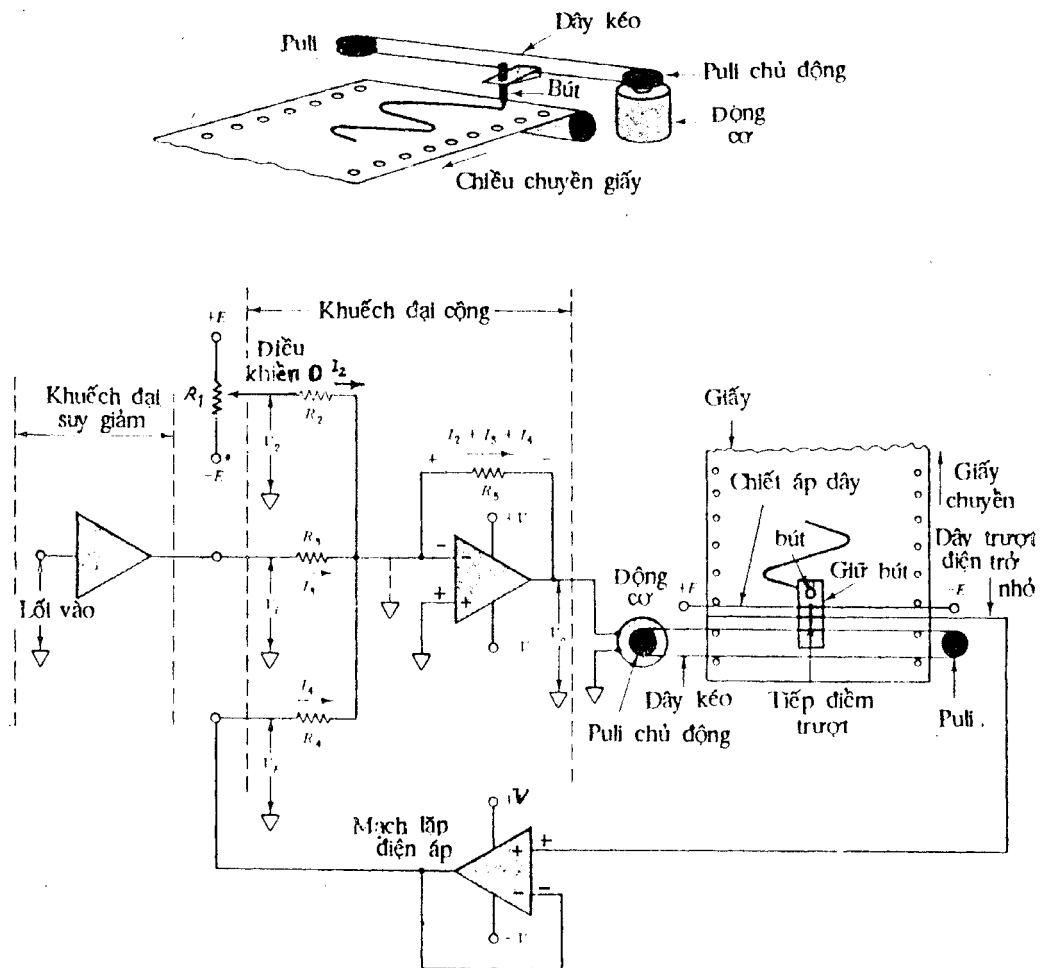
Nếu $R_2 = R_3 = R_4 = R_5$, thì

$$V_o = - (V_2 + V_i + V_F) \quad (3-10)$$

Giả sử điện áp vào $V_i = 0$, chiết áp R_1 ở giữa để cho $V_2 = 0$. Nếu đầu giữ bút ở điểm giữa chiết áp dây trượt thì ta có $V_F = 0$. Như vậy theo (3-4) ta có $V_o = 0$, mô tơ đứng yên và bút ở vị trí chính giữa chiết áp. Nếu bút bị lệch ra khỏi vị trí cân bằng thì giá trị của V_F sẽ khác 0, điều đó dẫn tới thế lối ra mạch cộng V_o sẽ khác không làm cho mô tơ trở động sẽ quay theo chiều cần thiết để sao cho V_F trở về không. Khi $V_F = 0$ mô tơ sẽ đứng yên.

Bây giờ giả sử bút vẽ nằm yên ở tâm của biểu đồ, $V_F = V_i = 0$. Điều chỉnh biến trở R_1 để sao cho $V_2 = +E/2$, thế lối ra mạch cộng bây giờ là $V_o = -E/2$ sẽ kích

hoạt mô tơ quay theo chiều sao cho bút đưa con trượt biến trở về phía $-E$. Khi thế $V_F = -E/2$ thì điện áp lối ra bộ cộng lại bằng không, mô tơ ngừng quay và bút ghi nằm ở một vị trí xác định.



Hình 3-21. Máy ghi biểu đồ dùng nguyên tắc biến trở tự cân bằng

Như vậy, khi $V_F = -V_2$, thì không có tín hiệu ra của bộ khuếch đại để dẫn động động cơ trở động, bút đứng yên. Bây giờ, nếu chỉnh R_1 sao cho $V_2 = -E/2$ hoặc $V_2 = -E$, thì bút sẽ bị kéo về các điểm ứng với $V_F = +E/2$ hoặc $+E$ tương ứng. Biến trở R_1 đóng vai trò biến trở điều chỉnh vị trí ban đầu của bút vẽ trên băng giấy.

Bây giờ xét tín hiệu vào V_i , thông qua tầng *khuếch đại/suy giảm* để đưa vào mạch cộng. Giả sử $V_i > 0$, thế lối ra bộ khuếch đại là $-V_i$ sẽ điều khiển mô tơ quay sao cho bút dịch chuyển về phía $-E$. Khi $V_F = -V_i$ thì mô tơ ngừng quay và bút sẽ dừng. Nếu thế lối vào V_i là một đại lượng biến thiên chậm thì bút sẽ di chuyển liên tục sao cho $V_F = -V_i$, kết quả sẽ vẽ nên dạng sóng biến thiên của V_i trên băng giấy.

Ưu điểm của dụng cụ là độ chính xác cao hơn nhiều so với kiểu điện kế. Theo lý thuyết thì có thể đạt $\pm 0,2\%$ so với kiểu điện kế là $\pm 2\%$.

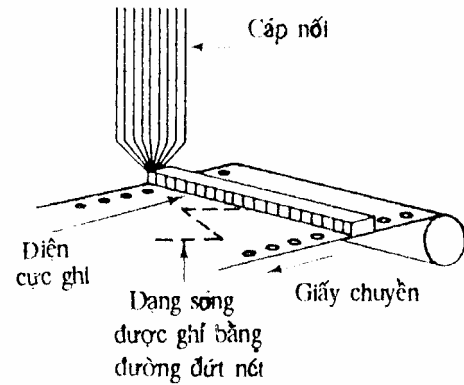
Nhược điểm là đáp tuyến tần số rất thấp, thường chỉ áp dụng cho các tín hiệu biến đổi rất chậm dưới 10Hz.

8.3. Máy ghi biểu đồ trên băng dùng điện cực rắn

Phương pháp ghi biểu đồ trên băng dùng điện cực rắn được minh họa trên hình 3-22. Đầu ghi là một tập hợp gồm nhiều điện cực (cỡ vài trăm) được ghép nối tiếp nhau trên một thanh ngang cố định. Các điện cực được điều khiển bằng mạch điện tử và thực hiện việc ghi tín hiệu bằng cách phóng điện lên bề mặt băng giấy chuyên dụng dịch chuyển bên dưới.

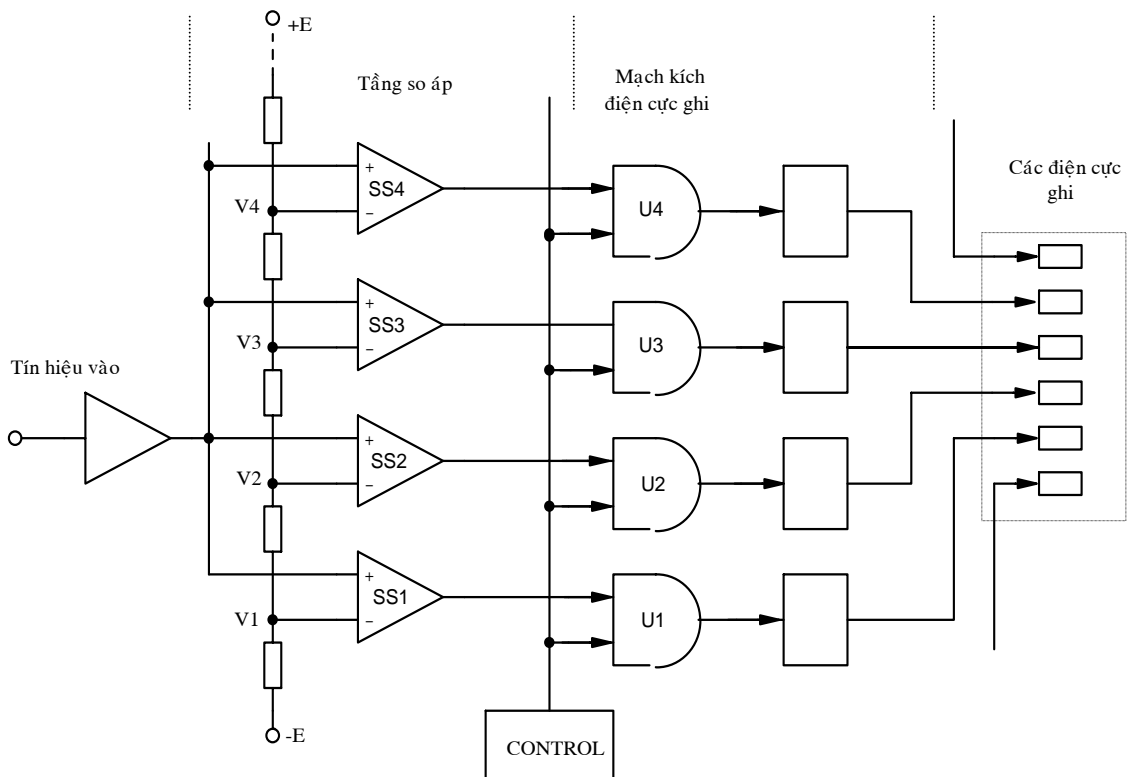
Dụng cụ có đáp tuyến tần số rất tốt vì đầu ghi là đứng yên, máy có thể ghi các tín hiệu tới 1kHz.

Nguyên tắc điều khiển các điện cực ghi được minh họa trên hình 3-23. Tín hiệu lối vào được lượng tử hóa thành từng mức gián đoạn nhờ một hệ thống các bộ so sánh liên tiếp mắc song song với nhau. Đầu ra của mỗi bộ so sánh điều khiển trực tiếp một điện cực ghi. Các mức thế so sánh được thực hiện bằng một cầu điện trở chia áp giữa các bộ nguồn $\pm E$.



Hình 3-22

Dạng sóng tín hiệu ghi trên băng sẽ có dạng một đường đứt nét. Khi số điện cực ghi lớn thì dạng sóng ghi gần như là liên tục.

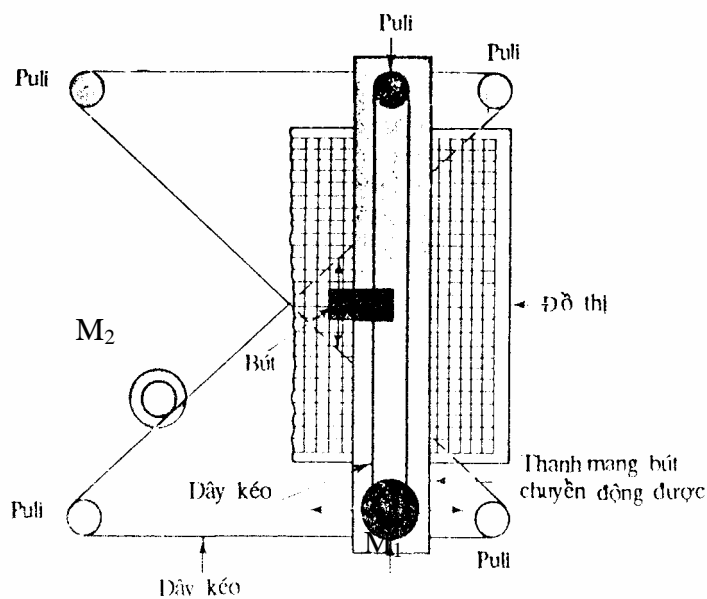


Hình 3-23. Quá trình lượng tử hóa tín hiệu vào và điều khiển các điện cực ghi

Phương pháp ghi dùng điện cực rắn có nhược điểm là mạch điều khiển phức tạp vì phải dùng một số lượng lớn các mạch so sánh và các điện cực ghi. Tuy nhiên việc sử dụng các mạch tích hợp cho phép đơn giản hóa vấn đề đặt ra.

8.4. Máy ghi theo tọa độ xy

Nguyên tắc hoạt động của máy ghi theo tọa độ xy là sử dụng bút vẽ dịch chuyển đồng thời theo cả 2 chiều x và y để vẽ biểu đồ trên một tờ giấy đặt cố định. Cơ cấu ghi tương tự như đối với máy ghi biểu đồ theo nguyên tắc biến trở tự cân bằng (hình 3-24). Ở đây bút vẽ được gắn trên một giá mang và sự dịch chuyển của bút theo chiều dọc trên giá (trục y) được điều khiển bằng mô tơ M_1 . Toàn bộ giá mang bút có thể dịch chuyển theo chiều ngang (trục x) nhờ mô tơ M_2 thông qua hệ thống dây kéo và 4 puli trợ động.



Hình 3-24. Cơ cấu ghi theo tọa độ xy

Các mạch biến đổi tín hiệu vào kênh X và kênh Y để điều khiển các mô tơ trợ động M_1 và M_2 về cơ bản giống như sơ đồ hình 3-21. Mỗi mạch đều có bộ phận chỉnh mức 0, bộ khuếch đại cộng và một mạch lặp áp để hồi tiếp điện áp lấy từ con trượt của biến trở gắn với đầu bút ghi.

Tầng khuếch đại lỗi vào và mạch chọn khoảng đo chỉ ra trên hình 3-25. Các chuyển mạch S_1 và S_2 cho phép điều chỉnh hệ số khuếch đại cũng như thay đổi du xích trên bản vẽ sao cho điện áp lối ra của mạch là 1V.

Với vị trí của S_1 và S_2 như hình vẽ 3-25 ta có độ lợi của mạch khuếch đại là:

$$\text{Độ lợi } A_1(0,1V/cm) = \frac{R_2 + R_3 + R_4}{R_3 + R_4} = \frac{900K + 90K + 10K}{90K + 10K} = 10$$

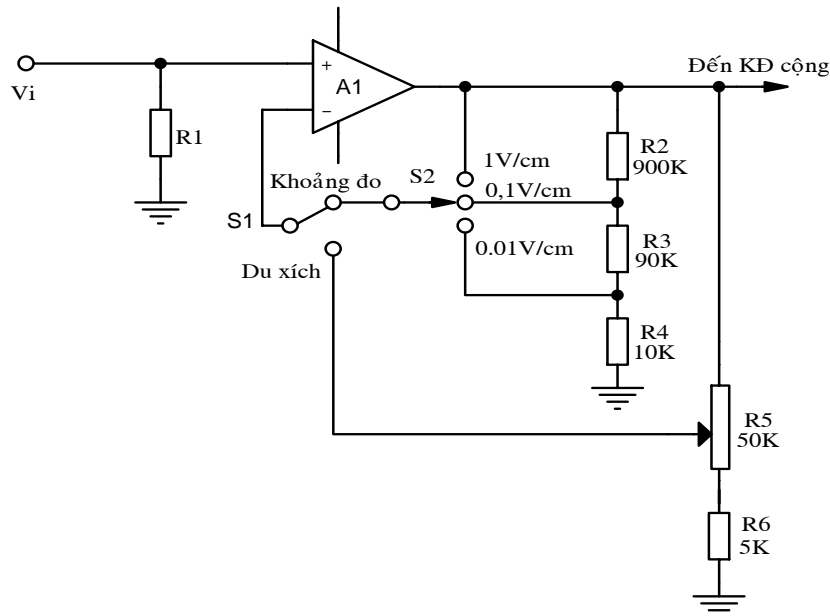
Như vậy khi chuyển mạch S_2 ở vị trí 0,1V/cm, thì với một tín hiệu vào 0,1V sẽ được khuếch đại lên thành $10 \times 0,1V/cm = 1V$; tín hiệu 1V này sẽ đưa tới bộ khuếch đại cộng và sẽ tạo ra độ lệch 1cm của bút ghi.

Khi chuyển mạch S₂ ở vị trí 1V/cm, đầu ra của A₁ được nối trực tiếp với đầu vào đảo, mạch khuếch đại thuật toán trở thành mạch khuếch đại lặp lại. Như vậy mạch sẽ tạo độ lệch 1cm cho tín hiệu vào là 1V.

Bây giờ giả sử khóa S₂ ở vị trí 0,01V/cm, độ lợi của mạch sẽ là:

$$\text{Độ lợi } A_1(0,01V/cm) = \frac{R_2 + R_3 + R_4}{R_4} = \frac{900K + 90K + 10K}{10K} = 100$$

Như vậy, mạch sẽ tạo độ lệch 1cm đối với mỗi tín hiệu vào 0,01V.



Hình 3-25. Bộ khuếch đại đầu vào cho máy ghi theo tọa độ xy

Khi khóa chuyển mạch S₁ dịch chuyển từ vị trí “KHOẢNG ĐO” sang vị trí “DU XÍCH”, các điện trở R₂, R₃ và R₄ ngắt khỏi đầu vào đảo của A₁. Lúc này biến trở R₅ cùng với R₆ cho phép điều chỉnh độ lợi của mạch khuếch đại từ giá trị tối thiểu đến giá trị tối đa:

$$\text{Độ lợi du xích} = \frac{R_5 + R_6}{R_6} = \frac{50K + 5K}{5K} = 11$$

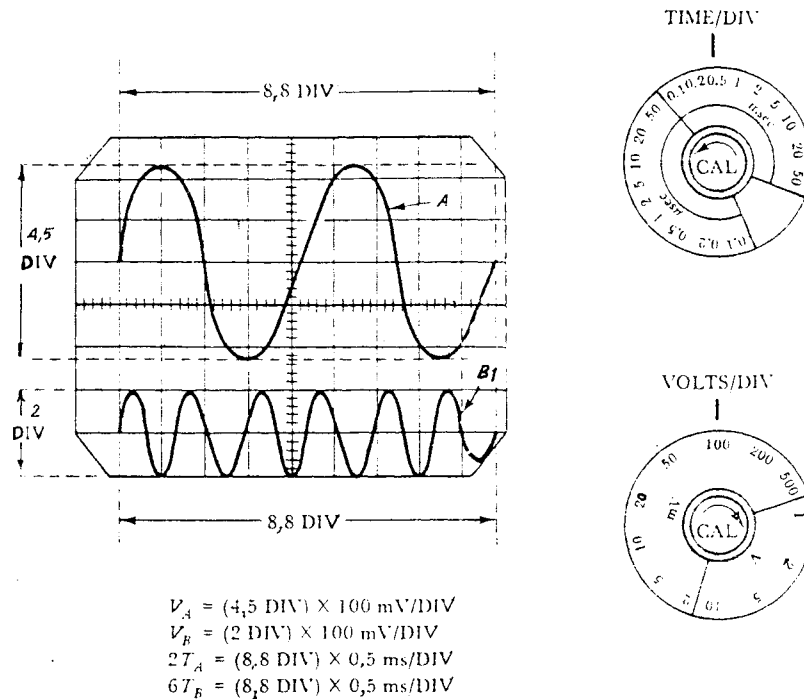
§ 9. KỸ THUẬT ĐO LƯỜNG BẰNG ĐAO ĐỘNG KÝ

Dao động ký điện tử không chỉ là thiết bị để quan sát dạng của tín hiệu nghiên cứu, mà còn dùng để đo lường các thông số đặc tính của tín hiệu. Ví dụ, có thể đo biên độ, đo tần số, đo di pha, đo khoảng thời gian, đo hệ số điều chế...

Các phương pháp đo dùng dao động ký rất thông dụng, vì phép đo đơn giản, thực hiện nhanh chóng và dễ dàng, kết quả đo khá chính xác. Một đặc điểm rất quan trọng của phép đo là trực quan, vừa quan sát được dạng tín hiệu nghiên cứu vừa đo được các thông số đặc tính của tín hiệu.

9.1. Đo biên độ, tần số và pha của điện áp tín hiệu

Biên độ đỉnh – đỉnh của một dạng sóng đã hiện hình có thể đo được dễ dàng nhờ kích tắc dao động đồ trên màn hình. Trên hình 3-26 minh họa 2 sóng sin với biên độ và chu kỳ khác nhau trên cùng một màn hình. Vị trí các núm điều khiển thang độ và kích tắc dao động đồ VOLT/DIV cũng như núm chọn thời gian TIME/DIV như chỉ ra trên hình vẽ.



Hình 3-26. Đo biên độ đỉnh – đỉnh và chu kỳ của sóng sin

Ta thấy sóng A có biên độ 4,6 vạch chia, còn sóng B tương ứng với 2 vạch chia. Như vậy, theo vị trí của thang độ trên núm điều khiển VOLT/DIV là 100 mV ta có biên độ đỉnh – đỉnh của các điện áp sẽ là:

- Sóng A: $V_{App} = 4,5 \text{ vạch} \times 100 \text{ mV} = 450 \text{ mV}$
- Sóng B: $V_{Bpp} = 2 \text{ vạch} \times 100 \text{ mV} = 200 \text{ mV}$.

Chu kỳ của sóng sin được xác định bằng cách đo số vạch ngang ứng với một chu kỳ nhân với giá trị của một ô được đặt trên núm điều khiển TIME/DIV. Theo số liệu trên hình 3-26 ta có chu kỳ và tần số của các sóng là:

- Sóng A:
$$T_A = \frac{8,8 \text{ vạch} \times 0,5 \text{ ms}}{2 \text{ chu trình}} = 2,2 \text{ ms}$$

$f_A = 1/T_A = 1/2,2 \text{ ms} \approx 455 \text{ Hz}$

- Sóng B:
$$T_B = \frac{8,8 \text{ vạch} \times 0,5 \text{ ms}}{6 \text{ chu trình}} = 0,73 \text{ ms}$$

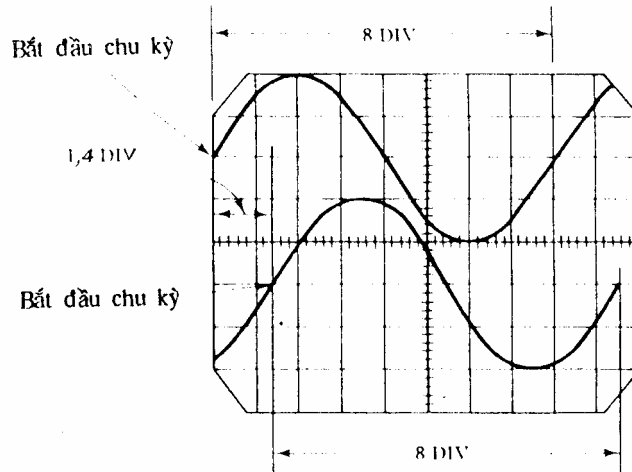
$f_B = 1/T_B = 1/0,73 \text{ ms} = 1,36 \text{ kHz}$

Hiệu số pha của hai sóng hình sin $\Delta\phi$ được đo bằng phương pháp minh họa trên hình 3-27. Mỗi sóng có một chu kỳ ứng với 8 vạch ngang, và thời gian giữa các thời điểm bắt đầu mỗi chu trình là 1,4 vạch. Ta có 1 chu trình = 360° , như vậy, giá trị của mỗi vạch chia là:

$$1 \text{ vạch chia} = 360^\circ/8 = 45^\circ$$

Hiệu số pha của 2 điện áp sẽ là:

$$\Delta\phi = 1,4 \text{ vạch} \times 45^\circ/\text{vạch} = 63^\circ.$$



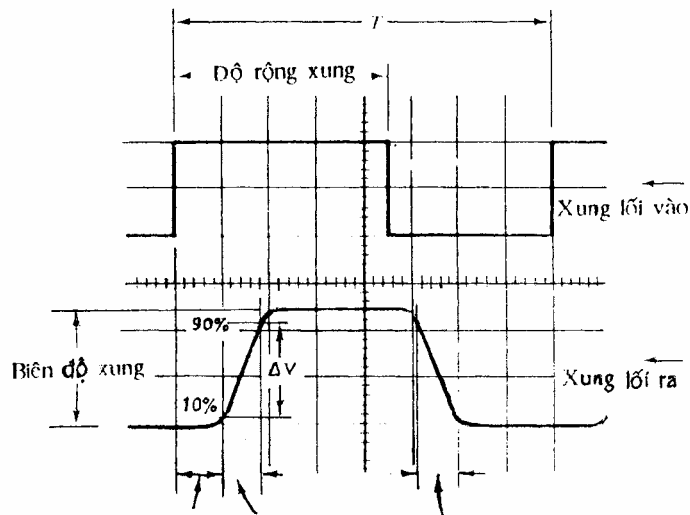
Hình 3-27. Đo hiệu số pha giữa 2 sóng sin

9.2. Đo các tham số xung.

Trong kỹ thuật xung, việc xác định các tham số của tín hiệu xung như : biên độ xung A_m , thời hạn (độ rộng) xung τ , sườn trước τ_1 , sườn sau τ_2 cũng như việc quan sát dạng xung đặc biệt tiện lợi khi sử dụng dao động ký điện tử. Giả sử ta cần biết dạng tín hiệu lối vào và lối ra của một mạch điện tử nào đó, ta có thể cho hiện hình đồng thời 2 dạng sóng lối vào và lối ra trên màn dao động ký. Nhờ kích tắc dao động đồ và các tọa độ trên màn hình ta dễ dàng xác định được các tham số cần thiết.

Trên hình 3-28 là hai dạng sóng xung lối vào và lối ra của một mạng 4 cực nào đó. Ta thấy xung lối ra bị trễ một thời gian t_d so với xung lối vào; ngoài ra sườn xung bị tích phân nên tạo ra mặt tăng t_1 (thời hạn sườn trước) và mặt giảm t_2 (thời hạn sườn sau). Giả sử núm điều khiển TIME/DIV ở vị trí $1\mu s$, núm VOLT/DIV ở vị trí 1V thì các tham số của xung sẽ là.

- Đối với xung vào: - Độ rộng xung (đỉnh xung) $\tau = 4,5 \text{ vạch} \times 1\mu s = 4,5\mu s$;
- Độ rộng xung $q = 3,5 \text{ vạch} \times 1\mu s = 3,5\mu s$;
- Biên độ xung: $A_m = 2 \text{ vạch} \times 1V = 2V$;
- Chu kỳ: $T = 8 \text{ vạch} \times 1\mu s = 8\mu s$;
- Tần số: $f = 1/T = 1/8\mu s = 125 \text{ kHz}$.
- Đối với xung ra: - Thời gian trễ: $t_d = 1 \text{ vạch} \times 1\mu s = 1\mu s$;
- Mặt tăng: $t_1 = 0,8 \text{ vạch} \times 1\mu s = 0,8\mu s$;
- Mặt giảm: $t_2 = 0,9 \text{ vạch} \times 1\mu s = 0,9\mu s$

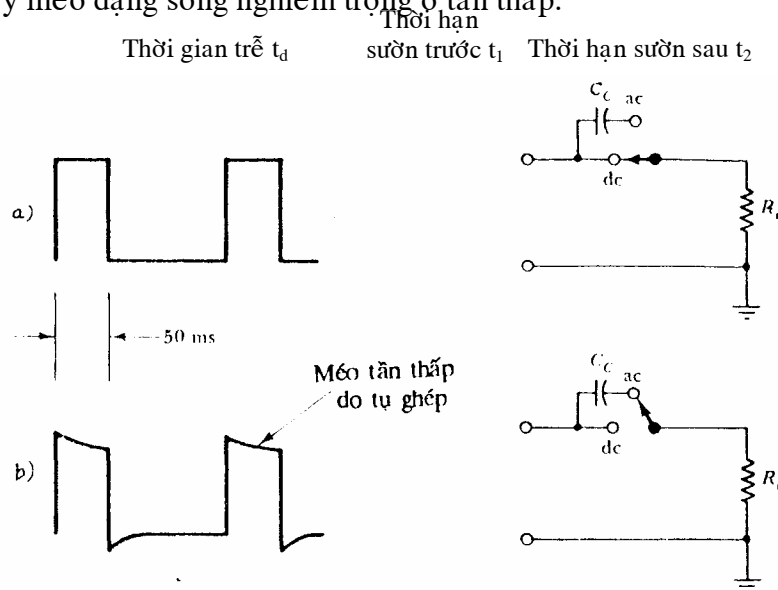


Hình 3-28. Đo các tham số xung

Kết quả trên còn cho biết một tham số rất quan trọng gọi là *tốc độ đáp ứng* (slew rate) của mạch, thường dùng để đặc trưng cho các bộ khuếch đại thuật toán. Tốc độ đáp ứng cho biết phản ứng của mạch khi tác dụng xung tới đầu vào, và đo bằng đơn vị volt/ μ s. Theo hình 3-28, ta có độ biến thiên điện áp ở mặt tăng của xung là $\Delta V = 2V$, thời gian sườn trước là $t_1 = 0,7\mu s$, như vậy tốc độ đáp ứng sẽ là:

$$\frac{\Delta V}{t_1} = \frac{2V}{0,7\mu s} \approx 2,9V / \mu s$$

Trên hình 3-29 là 2 dạng sóng xung vuông góc khi đưa vào máy hiện sóng cho thấy rằng khi ghép DC dạng sóng sẽ được tái tạo trung thực, nhưng khi ghép AC tụ ghép có thể gây méo dạng sóng nghiêm trọng ở tần thấp.



Hình 3-29. Sự méo dạng của sóng xung khi ghép AC.

Tích số của điện dung ghép và điện trở vào là một đại lượng gọi là hằng số thời gian vào của máy hiện sóng

$$\tau_i = R_i C_c$$

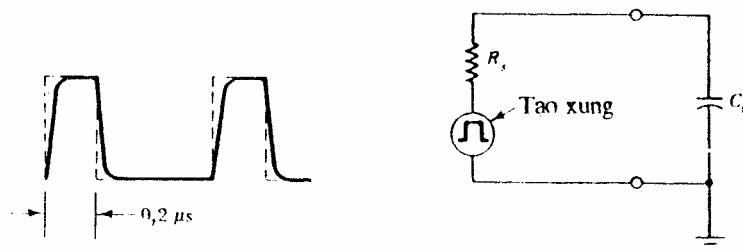
Với giá trị $R_i = 1M\Omega$, $C_c = 0,1\mu F$, ta có $\tau_i = 1M\Omega \cdot 0,1\mu F = 0,1s$.

Theo số liệu trên hình 3-29 thì độ rộng xung là 50ms, nó bằng một nửa thời hằng vào của máy hiện sóng. Khi độ rộng xung và khoảng cách giữa các xung nhỏ hơn nhiều so với thời hằng τ_i thì sự nạp của tụ không đáng kể, nên hầu như không gây méo dạng. Để tránh sự méo xung ở tần thấp thì độ rộng xung thường phải nhỏ hơn 1/20 lần thời hằng vào của máy hiện sóng.

Trên hình 3-30 cho thấy sự méo dạng do cao tần gây ra. Trường hợp này không phụ thuộc vào ghép DC hay AC mà là do điện dung vào C_i của máy hiện sóng. Nếu R_s là điện trở của nguồn tín hiệu thì hằng số thời gian của mạch sẽ là $\tau_i = R_s C_i$. Trên hình vẽ với xung rất ngắn 0,2 μs ; $R_s = 1K$; $C_i = 30pF$ thì thời hằng của mạch vào là: $\tau_i = R_s C_i = 0,03 \mu s$; tụ C_i sẽ nạp và gây ra sự méo dạng xung. Nếu xung có độ rộng lớn hơn nhiều so với $C_i R_s$ thì sự méo dạng là không đáng kể.

Tóm lại điều kiện để mạch vào không làm méo dạng xung là:

$$20R_s C_i \leq \text{Độ rộng xung } \tau \leq \frac{1}{20} R_i C_c \tag{3-11}$$



Hình 3-30. Ảnh hưởng của điện dung vào làm méo dạng xung ở cao tần

9.3. Phương pháp hình Lissajou.

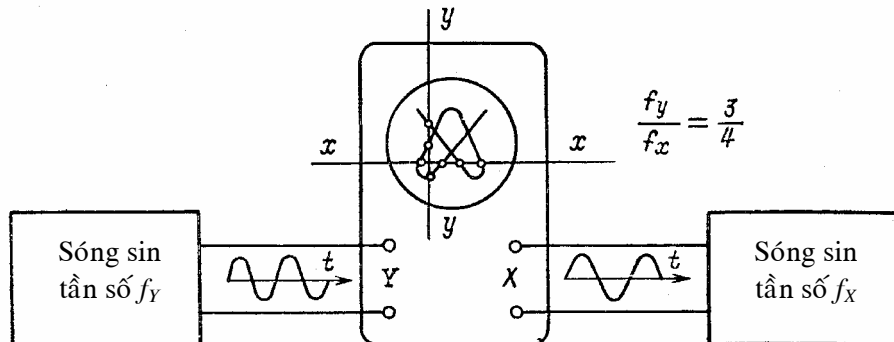
Nếu ngắt bộ dao động tạo quét của máy hiện sóng và đưa các sóng hình sin đồng thời vào 2 kênh XX và YY thì trên màn dao động ký sẽ xuất hiện dao động đồ Lissajou. Hình dạng của dao động đồ là đơn giản khi 2 điện áp cùng tần số, và hình sẽ có dạng rất phức tạp nếu 2 điện áp khác tần số.

Có thể sử dụng hiệu ứng trên để đo tần số của các dao động hình sin. Trên hình 3-31 là sơ đồ minh họa nguyên tắc đo tần số bằng phương pháp hình Lissajou.

Điện áp hình sin tần số f_y đưa vào kênh lệch đứng YY, còn điện áp hình sin có tần số f_x đưa vào kênh lệch ngang XX. Máy hiện sóng hoạt động ở chế độ ngắt bộ tạo quét trong. Khi thực hiện đồng bộ trên màn hình sẽ thu được dao động đồ Lissajou. Hãy cắt dao động đồ theo 2 trục dọc và ngang như hình vẽ sao cho số vết cắt là lớn nhất. Đếm số vết cắt theo trục dọc (m) và trục ngang (n). Tỷ số các vết cắt ấy chính bằng tỷ số hai tần số:

$$\frac{f_Y}{f_X} = \frac{m}{n} \tag{3-12}$$

Chẳng hạn, số liệu như trên hình vẽ ta có $f_y/f_x = 3/4$. Nếu biết trước tần số f_y ta có thể dễ dàng xác định được f_x .



Hình 3-31. Sơ đồ đo tần số bằng phương pháp hình Lissajou.

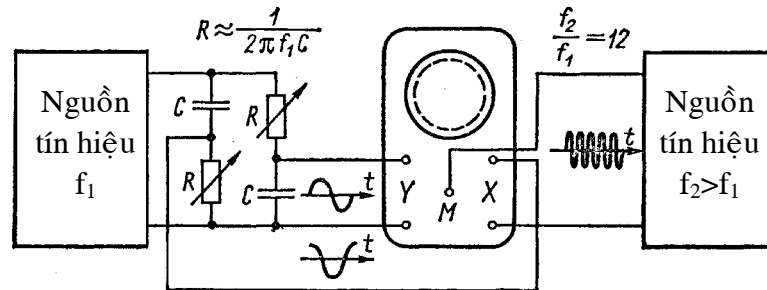
Tùy theo độ lệch pha giữa 2 điện áp mà hình dạng dao động đồ Lissajou sẽ khác nhau. Trên hình 3-32 là dạng sóng ứng với một số trường hợp đặc biệt.

$\frac{f_y}{f_x}$	Góc lệch pha φ				
	0	45°	90°	135°	180°
1:1					
1:2					
1:3					
2:3					

Hình 3-32. Một số dạng dao động đồ Lissajou

Phương pháp dao động đồ Lissajou để đo tần số chỉ thích hợp khi tỷ số giữa 2 tần số nhỏ hơn 3 đến 4 lần, khi lớn hơn hình hiện ra rất phức tạp và khó điều chỉnh sự đồng bộ. Trong các trường hợp này người ta thường sử dụng phương pháp quét tròn với sự điều chế độ chói của hình quét. Sơ đồ nguyên tắc của phương pháp này chỉ ra trên hình 3-33. Điện áp chuẩn dùng để so sánh có tần số nhỏ hơn f_1 được đưa qua một mạch xoay pha RC để tạo ra 2 điện áp cùng tần số, nhưng lệch pha nhau 90° , đưa đồng thời vào 2 lối vào XX và YY của dao động ký. Trên màn hình sẽ có dao động đồ hình tròn (hay elip). Thời gian để tia điện tử quét thành một vòng tròn chính bằng chu kỳ của điện áp mẫu. Điện áp cần đo có tần số lớn hơn f_2 được đưa tới cực điều chế M của dao động ký, nó sẽ điều chế độ sáng của hình. Nếu tần số chuẩn bằng tần

số điện áp cần đo thì dao động đồ sẽ là một vòng tròn nửa sáng, nửa tối. Nếu tần số cần đo bằng một bội số nguyên lần tần số chuẩn thì dao động đồ sẽ là một vòng tròn đứt nét xen kẽ những vạch sáng và vạch tối. Đếm số vạch sáng hoặc vạch tối ta biết được tỷ số giữa 2 tần số : $n = f_2 / f_1$.



Hình 3-33. Đo tần số bằng phương pháp quét vòng

Khi thực hiện phép đo trên, điều kiện quan trọng là phải hiệu chỉnh để tỷ số giữa 2 tần số là một bội số nguyên lần của nhau thì hình mới ổn định, nếu điều kiện trên không thỏa mãn dao động đồ sẽ không thể quan sát được.

Nếu điện áp cần đo thấp hơn tần số chuẩn thì phải mắc ngược với trường hợp trên, nghĩa là đưa điện áp cần đo f_2 vào các kênh XY, còn điện áp chuẩn f_1 đưa vào cực điều chế M.

Ngoài các ứng dụng trên có thể sử dụng dao động ký điện tử trong các phép đo các thông số của dao động điều chế và phân tích phổ tín hiệu. Dùng dao động ký để vẽ đặc tuyến tần số, đặc tuyến vôn – ampe của các linh kiện bán dẫn, hay của một mạng 4 cực nói chung.

CHƯƠNG IV: MÁY TẠO SÓNG ĐO LƯỜNG

§ 1. KHÁI NIỆM CHUNG

Máy tạo sóng đo lường là bộ nguồn tạo ra các tín hiệu chuẩn về biên độ, tần số và dạng sóng dùng trong thử nghiệm và đo lường. Các máy tạo sóng trong phòng thí nghiệm có các dạng sau:

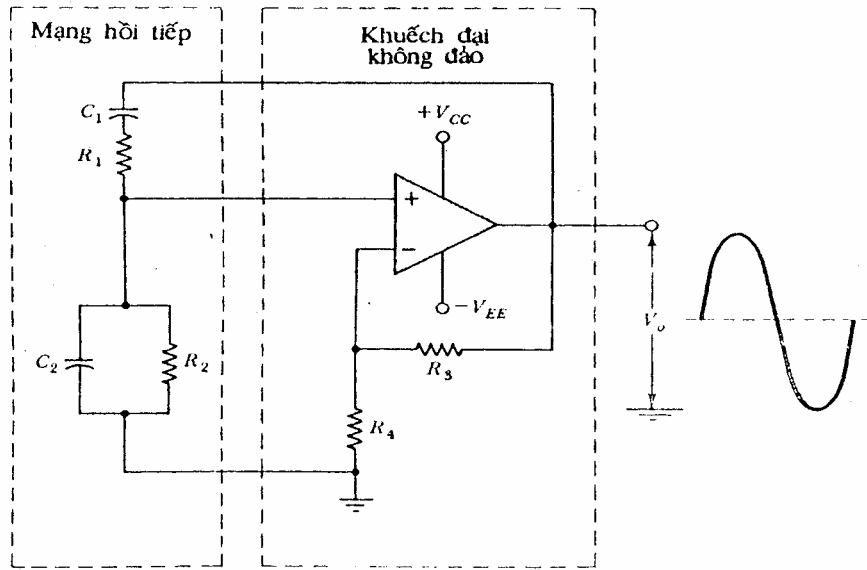
- Máy tạo sóng sin tần thấp LF (low frequency);
- Máy tạo sóng sin tần số vô tuyến RF (radio frequency);
- Máy tạo hàm;
- Máy phát xung;
- Máy phát tần số quét, máy phát các tín hiệu thử nghiệm.

Các máy tạo tín hiệu RF thường có dải tần số từ $0 \div 100\text{kHz}$, với mức điện áp có thể điều chỉnh từ $0 \div 10\text{V}$. Các máy tạo hàm cũng thường là máy phát RF với 3 dạng sóng đặc trưng là sóng vuông, sóng tam giác và sóng hình sin.

§ 2. MÁY TẠO SÓNG SIN TẦN THẤP LF

Máy tạo dao động hình sin thực hiện việc biến đổi năng lượng nguồn dòng điện một chiều thành dòng xoay chiều có tần số theo yêu cầu. Cấu tạo của máy thực hiện trên cơ sở bộ khuếch đại có hồi tiếp dương đảm bảo chế độ tự kích ổn định ở tần số yêu cầu.

Có nhiều kiểu tạo dao động sóng sin: dao động 3 điểm điện cảm (sơ đồ Colpits), dao động 3 điểm điện dung (sơ đồ Hartley), dao động cầu Wien. Dao động cầu Wien là mạch được sử dụng nhiều nhất vì cho dạng sóng lối ra có dạng sin tốt nhất với biên độ và tần số ổn định. Cầu Wien là một cầu AC, trong đó sự cân bằng của cầu đạt được ở một tần số nguồn riêng phụ thuộc vào các thành phần của cầu. Sơ đồ nguyên lý của một mạch dao động cầu Wien chỉ ra trên hình 4-1.



Hình 4-1. Mạch dao động cầu Wien

Mạch khuếch đại thuật toán và các điện trở R_3, R_4 tạo thành mạch khuếch đại không đảo. R_1, R_2, C_1 và C_2 tạo thành mạch hồi tiếp. Cầu đạt cân bằng khi thỏa mãn điều kiện:

$$\frac{R_3}{R_4} = \frac{R_1}{R_2} + \frac{C_1}{C_2} \quad (4-1)$$

và

$$f = \frac{1}{2\pi\sqrt{R_1 C_1 R_2 C_2}} \quad (4-2)$$

Thường chọn $R_1 = R_2 = R; C_1 = C_2 = C$, khi đó ta có:

$$R_3 = 2R_4; \quad (4-3)$$

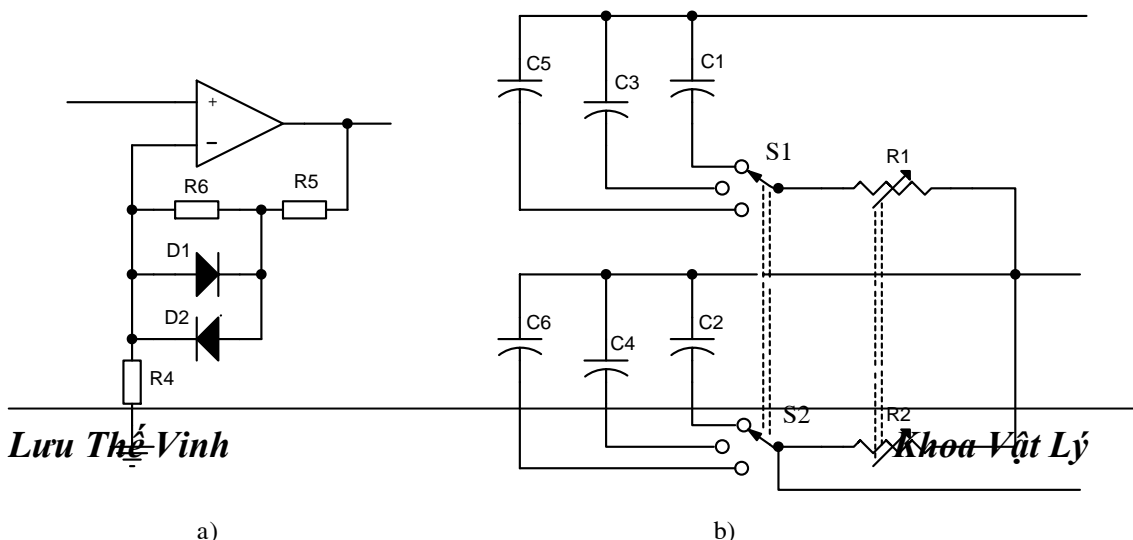
Và:

$$f = 1/2\pi RC \quad (4-4)$$

Ở tần số cân bằng của cầu, điện áp phát triển trên $R_2 C_2$ (áp vào bộ khuếch đại) cùng pha với điện áp ra. Độ lợi của mạch khuếch đại là:

$$A_V = (R_3 + R_4)/R_4 = 3 \quad (4-5)$$

Biên độ ra của tín hiệu có xu hướng tiến tới $\pm V_{CC}$ và $\pm V_E$, điều này gây méo dạng sóng ra. Để khắc phục, người ta chia R_3 ra làm 2 điện trở $R_5 + R_6$ và dùng thêm 2 diode mắc song song ngược chiều nhau (hình 4-2,a).



Hình 4-2. Mạch ổn định biên độ (a) và mạch để điều chỉnh tần số (b)

Khi biên độ điện áp ra nhỏ, sụt áp trên R_6 không đủ để thiên áp thuận cho các diode. Lúc này độ lợi mạch khuếch đại là:

$$A_V = \frac{R_4 + R_5 + R_6}{R_4} \quad (4-6)$$

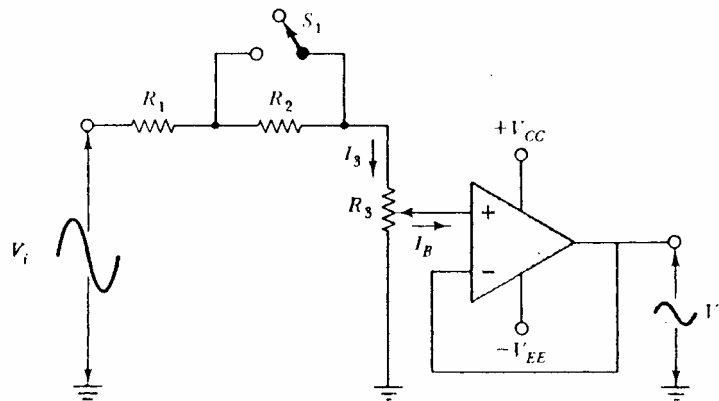
Khi biên độ điện áp ra đủ lớn để định thiên thuận cho các diode, thì R_6 ngắn mạch và độ lợi của mạch sẽ giảm:

$$A_V = \frac{R_4 + R_5}{R_4} \quad (4-7)$$

Giá trị của hệ số khuếch đại $A_V < 3$ để loại bỏ những biên độ ra lớn, nhờ vậy ổn định được biên độ điện áp ra.

Để điều chỉnh tần số có thể thay đổi giá trị của R và C. Trên hình 4-2 dùng các chuyển mạch S1 và S2 đồng trục để thay đổi đồng thời R_1, R_2 và các tụ C_1, C_2 .

Để điều chỉnh biên độ sóng ra, sử dụng mạch điều chỉnh như hình 4-3. Trong đó các điện trở R_1, R_2 và R_3 hình thành nên bộ chia áp làm giảm tín hiệu ra. Bộ khuếch đại thuật toán mắc theo kiểu lặp áp để tạo trở kháng ra thấp. R_3 là chiết áp để điều chỉnh biên độ ra. Công tắc S1 cho phép thay đổi giữa hai khoảng biên độ.



Hình 4-3. Mạch suy giảm và điều chỉnh biên độ sóng ra.

Ví dụ: Một sóng sin 5V từ lối ra của bộ dao động cầu Wien cung cấp cho bộ suy giảm. Hãy tính các giá trị của R_1, R_2 và R_3 để cho ra các khoảng điện áp ra từ 0 ÷ 0,1V; 0 ÷ 1V. Dòng phân cực lối vào của OPAMP là $I_B = 500\text{nA}$.

Bài giải.

– Ta có, với R_1 và R_2 trong mạch (S_1 mở) thì:

$$V_{R3} = 0,1\text{V};$$

và
$$V_{R1} + V_{R2} = V_i - V_{R3} = 5\text{V} - 0,1\text{V} = 4,9\text{V}$$

$$I_3 \gg I_B$$

Giả sử $I_B = 100 \mu\text{A}$. Khi đó

$$R_3 = 0,1\text{V} / 100\mu\text{A} = 1\text{k}\Omega \text{ (chiết áp)}$$

và $(R_1 + R_2) = 4,9 \text{ V} / 100\mu\text{A} = 49\text{k}\Omega$.

– Với R_2 ngắt khỏi mạch (S_1 đóng):

$$V_{R3} = 1\text{V},$$

$$\text{Và: } I_3 = V_{R3}/R_3 = 1\text{V} / 1\text{k}\Omega = 1\text{mA};$$

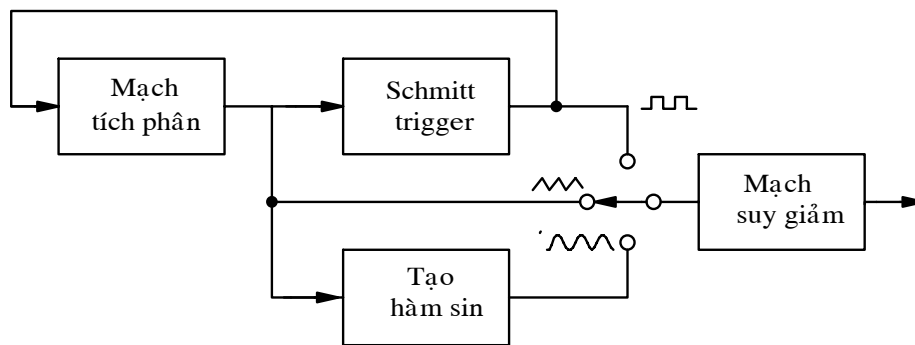
$$V_{R1} = 5\text{V} - 1\text{V} = 4\text{V};$$

$$R_1 = 4\text{V} / 1\text{mA} = 4\text{k}\Omega;$$

$$R_2 = 49\text{k}\Omega - 4\text{k}\Omega = 45\text{k}\Omega$$

§ 3. MÁY TẠO HÀM

Máy tạo hàm là nguồn tín hiệu vuông, tam giác và sóng sin có dải tần điều chỉnh được dễ dàng và có mạch dịch mức DC. Sơ đồ khối của máy tạo hàm chỉ ra trên hình 4-4.

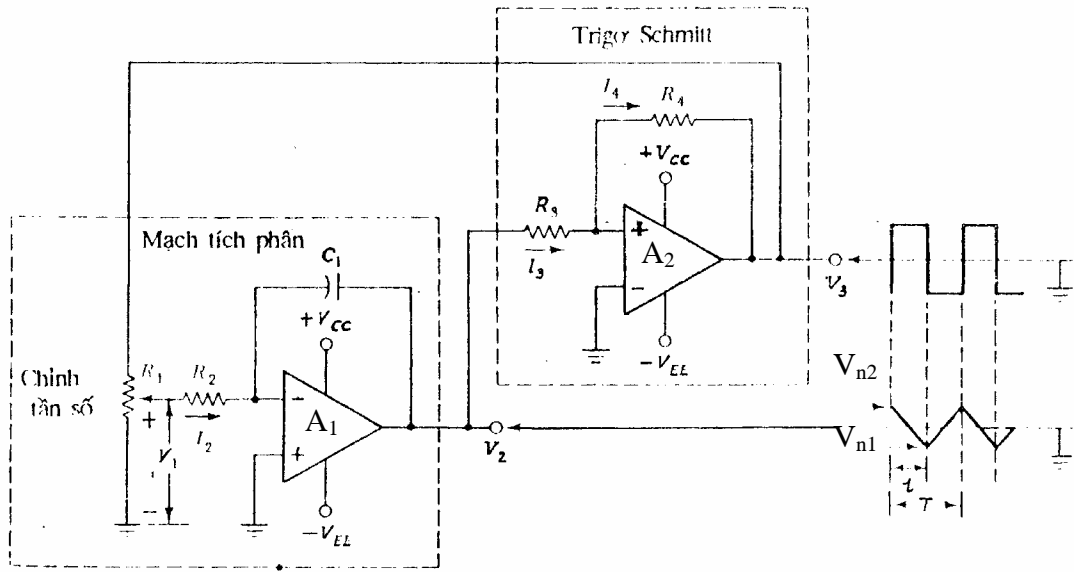


Hình 4-4. Sơ đồ khối của máy tạo hàm

Tín hiệu lối ra mạch tích phân có dạng xung tam giác, còn lối ra mạch Schmitt trigger là dạng xung vuông. Liên kết phản hồi giữa lối ra và lối vào giữa 2 mạch tích phân và mạch Schmitt trigger tạo nên một hệ tự dao động. Tín hiệu dạng sin nhận được nhờ mạch tạo hàm sin từ xung tam giác.

3.1. Tầng dao động chủ.

Tầng dao động chủ thực hiện trên cơ sở liên kết mạch tích phân và trigger Schmitt như hình vẽ 4-5.



Hình 4-5. Tần dao động chủ của máy phát hàm

Mạch trigơ Schmitt có 2 ngưỡng là:

$$V_{n1,2} = \mp V_{3sat} \cdot \frac{R_3}{R_4} \quad (4-8)$$

Giả sử lối ra của trigơ Schmitt đang ở mức bão hòa dương $+V_{3sat}$, lúc này ngưỡng vào của trigơ Schmitt là:

$$V_{n2} = +V_{3sat} \cdot \frac{R_3}{R_4} \quad (4-9)$$

Thế bão hòa dương $+V_{3sat}$ hồi tiếp về lối vào mạch tích phân A_1 . Lúc này thế lối vào mạch tích phân sẽ là:

$$V_1 = +V_{3sat} \cdot \frac{R_{11}}{R_1} > 0 \quad (4-10)$$

Với R_{11} là điện trở phần dưới của biến trở R_1 . Thế lối ra mạch tích phân sẽ đi xuống theo quy luật:

$$V_2 = -\frac{1}{R_2 C_1} \int V_1 dt = -\frac{V_1 t}{R_2 C_1} \quad (4-11)$$

Khi thế lối ra mạch tích phân đạt mức ngưỡng $V_{n1} = -V_{3sat} \cdot \frac{R_3}{R_4}$ mạch trigơ

Schmitt sẽ lật trạng thái lối ra xuống mức bão hòa âm $-V_{3sat}$, Thế bão hòa âm này hồi tiếp trở về lối vào mạch tích phân, bây giờ thế lối vào mạch tích phân sẽ là:

$$V_1' = -V_{3sat} \cdot \frac{R_{11}}{R_1} < 0 \quad (4-12)$$

Lúc này thế ra mạch tích phân dốc lên theo quy luật:

$$V_2' = -\frac{1}{R_2 C_1} \int V_1' dt = +\frac{V_1' t}{R_2 C_1} \quad (4-13)$$

Khi V_2' đạt mức ngưỡng $V_{n2} = +V_{3sat} \cdot \frac{R_3}{R_4}$, trigger lật trạng thái lối ra lên

bão hòa dương, và trạng thái mạch lại trở về như ban đầu. Cứ như thế mạch tự duy trì dao động. Lối ra mạch trigger ta thu được chuỗi xung vuông cân xứng V_3 . Lối ra mạch tích phân ta thu được chuỗi xung tam giác V_2 .

Tần số của sóng lối ra được xác định bởi thời gian tụ C_1 nạp từ V_{n1} tới V_{n2} và ngược lại. Ta có phương trình để tụ C_1 nạp tuyến tính là:

$$C_1 = \frac{I t}{\Delta V}, \quad t = C_1 \frac{\Delta V}{I} \quad (4-14)$$

$$\Delta V = V_{n2} - V_{n1} = 2V_n \quad (4-15)$$

Tần số dao động:

$$f = \frac{1}{2t} = \frac{I}{2C_1 \Delta V} = \frac{V_1}{2C_1 R_2 \Delta V} \quad (4-16)$$

Nếu thay $\Delta V = 2V_n$ và chú ý rằng V_n tính theo biểu thức (4-8) ta sẽ có biểu thức tính tần số dao động cực đại của mạch sẽ là:

$$f = \frac{1}{4R_2 C_1} \cdot \frac{R_4}{R_3} \quad (4-17)$$

Ví dụ: Cho mạch dao động chủ như hình 4-5, trong đó $C_1 = 0,1 \mu\text{F}$; $R_1 = 1\text{K}$; $R_2 = 10\text{K}$; Điện áp ngưỡng của trigger Schmitt là $V_n = \pm 3\text{V}$. Hãy tính tần số của sóng ra khi tiếp điểm động của R_1 ở đỉnh của chiết áp và khi nó ở 10% của R_1 kể từ đáy. Cho điện áp nguồn nuôi là $V_{CC} = \pm 15\text{V}$.

Ta có, $V_3 = \pm (V_{CC} - 1) = \pm (15\text{V} - 1) = \pm 14\text{V}$;

– Khi con trượt ở đỉnh chiết áp R_1 :

$$V_1 = V_3 = 14\text{V},$$

$$I_2 = V_1 / R_2 = 14\text{V} / 10\text{K} = 1,4 \text{ mA};$$

$$\Delta V = V_{n2} - V_{n1} = 3\text{V} - (-3\text{V}) = 6 \text{ V};$$

$$t = C_1 \Delta V / I_2 = (0,1 \mu\text{F} \times 6\text{V}) / 1,4 \text{ mA} \approx 0,43 \text{ ms};$$

$$f = 1/2t = 1 / (2 \times 0,43\text{ms}) \approx 1,17\text{kHz}.$$

– Khi con trượt ở 10% của R_1 .

$$V_1 = 10\% \text{ của } V_3 = 10.14/100 = 1,4\text{V};$$

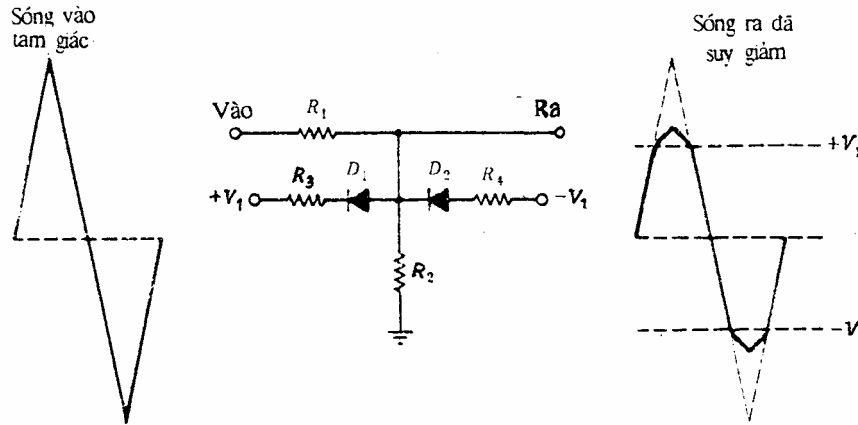
$$I_2 = 1,4\text{V} / 10\text{K} = 0,14\text{mA};$$

$$t = (0,1 \mu\text{A} \times 6\text{V}) / 0,14\text{mA} \approx 4,3 \text{ ms};$$

$$f = 1/2t = 1 / (2 \times 4,3\text{ms}) \approx 117\text{Hz}.$$

3.2. Bộ tạo hàm sin.

Để nhận được sóng sin từ sóng tam giác người ta dùng bộ tạo hàm sin. Có 2 phương pháp chính là phương pháp xấp xỉ từng đoạn tuyến tính nhờ ma trận điện trở-diode (hình 4-6) và phương pháp xấp xỉ từng đoạn không tuyến tính.



Hình 4-6. Biến đổi sóng tam giác sang sóng sin

Hoạt động của mạch tạo hàm nhờ phương pháp xấp xỉ từng đoạn không tuyến tính trên hình 4-6 như sau:

Nếu không có mặt các diode D_1, D_2 và các điện trở R_3, R_4 thì R_1 và R_2 là một bộ chia áp bình thường. Lúc này tín hiệu ra là một biến thể đã suy giảm của sóng tam giác lối vào:

$$V_o = V_i \frac{R_2}{R_1 + R_2} \tag{4-18}$$

Khi có mặt D_1, D_2, R_3, R_4 trong mạch thì hoạt động của R_1 và R_2 vẫn giống như một bộ phân áp đơn giản cho tới khi điện áp hạ trên điện trở R_2 vượt quá giá trị ngưỡng $+V_1$. Lúc này D_1 được thiên áp thuận nên dẫn dòng và điện trở R_3 sẽ được mắc song song với R_2 . Thế lối ra bây giờ sẽ là:

$$V_o \approx V_i \frac{R_2 // R_3}{R_1 + R_2 // R_3} \tag{4-19}$$

Trị số của điện áp ra bị suy giảm (kém dốc hơn). Khi điện áp vào trên R_2 giảm xuống dưới mức $+V_1$, diode D_1 bị khóa, mạch lại hoạt động bình thường như một bộ chia áp đơn giản.

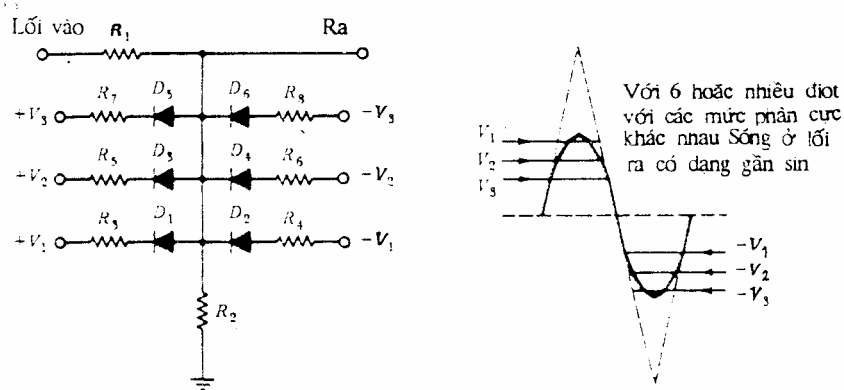
Tương tự, trong nửa chu kỳ âm của điện áp vào V_i , khi sụt áp V_{R2} giảm xuống dưới mức $-V_1$, diode D_2 dẫn, làm $R_4 // R_2$ và thế lối ra sẽ là:

$$V_o \approx V_i \frac{R_2 // R_4}{R_1 + R_2 // R_4} \tag{4-20}$$

Với $R_3 = R_4$ thì dạng sóng nửa chu kỳ âm có dạng tương tự nửa dương.

Khi dùng số mắt diode nhiều hơn với các mức ngưỡng khác nhau ta có thể tạo được sóng ra có dạng gần đúng dạng sin. Trên hình 4-7 là mạch tạo hàm sin với ma

trận 6 diode - 6 điện trở, với 3 mức ngưỡng dương và 3 mức ngưỡng âm. Ta thấy độ dốc của sóng ra thay đổi 3 lần trong $\frac{1}{4}$ chu kỳ. Sóng ra có dạng gần sin.



Hình 4-7. Bộ tạo hàm sin trên 6 diode

Cách thứ 2 để tạo hàm sin là sử dụng phương pháp xấp xỉ hóa hình sin bằng những đoạn không tuyến tính. Cơ sở của phương pháp này là chia hình sin ra làm nhiều đoạn và mỗi đoạn thay bằng các hàm phi tuyến. Ví dụ, đường đặc trưng vôn – ampe của diode có dạng đa thức bậc hai $y = ax^2 + bx + c$ (xấp xỉ từng đoạn bằng hàm bậc 2), hoặc dùng đặc tuyến vôn – ampe của điện trở bán dẫn (varistor) có dạng đa thức: $y = \sum_{i=0}^n a_i x_i^n$ (xấp xỉ bằng các đoạn cong), hoặc dùng transistor trường FET có đặc tuyến vôn – ampe dạng $y = asinx$ trong khoảng $0 \div \pi/2$.

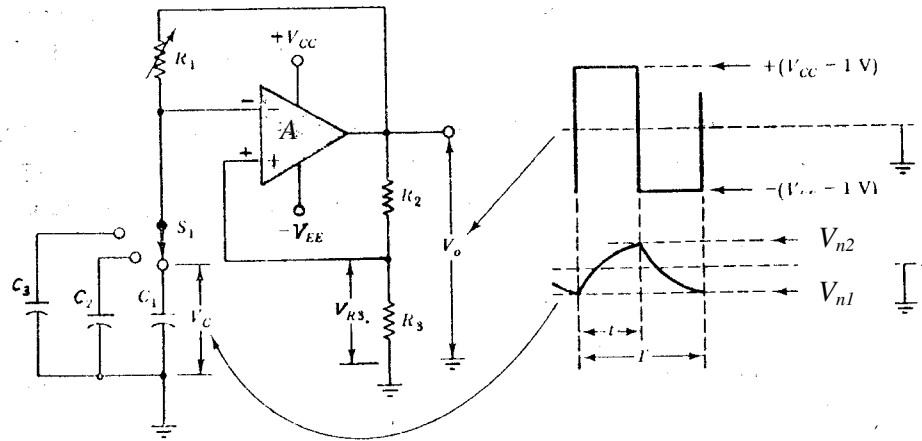
So với phương pháp xấp xỉ từng đoạn tuyến tính, phương pháp xấp xỉ từng đoạn không tuyến tính có độ chính xác cao hơn (độ méo hình sin nhỏ hơn), nhưng thực hiện phức tạp hơn.

§ 4. MÁY PHÁT XUNG

Các máy phát xung thường bao gồm mạch tạo xung vuông góc, bộ dao động đa hài đơn ổn (monostable) và tầng lối ra với bộ suy giảm và dịch mức DC.

4.1. Đa hài phiếm định.

Mạch tạo xung vuông vóc trên đa hài phiếm định (astable) có sơ đồ nguyên lý như trên hình 4-8.



Hình 4-8. Mạch tạo xung vuông trên đa hài phiếm định

Mạch khuếch đại thuật toán A và các điện trở R_2, R_3 tác động như một trigger Schmitt đảo, có các ngưỡng bằng sụt áp trên R_3 khi lối ra của khuếch đại thuật toán ở mức bão hòa:

$$V_{n1,2} = \mp V_0 \frac{R_3}{R_2 + R_3} \quad (4-21)$$

Hoạt động của mạch như sau:

Khi thế lối ra của trigger ở mức bão hòa dương, dòng qua R_1 nạp cho tụ C_1 . Thế trên tụ C_1 tăng theo quy luật:

$$V_{C1} = V_0 \left(1 - e^{-\frac{t}{RC1}} \right) \quad (4-22)$$

Khi V_{C1} đạt mức ngưỡng trên V_{n2} trigger chuyển trạng thái lối ra xuống bão hòa âm. Tụ C_1 xả điện qua R_1 theo chiều ngược lại, đồng thời thế bão hòa âm hồi tiếp trở về lối vào (+) đạt mức ngưỡng dưới V_{n1} cho trigger. Khi thế trên tụ giảm xuống bằng mức ngưỡng dưới V_{n1} trigger lật trạng thái đưa lối ra từ bão hòa âm lên mức bão hòa dương. Cứ như thế mạch duy trì dao động, và lối ra của khuếch đại thuật toán ta thu được dạng xung vuông góc, với chu kỳ lặp lại:

$$T = 2RC \ln \frac{V - V_{C0}}{V - V_{C\infty}} \quad (4-23)$$

Trong đó: V – điện áp nạp;
 V_{C0} – điện áp ban đầu trên tụ
 $V_{C\infty}$ – điện áp cuối cùng trên tụ ở thời điểm t .

Ví dụ: Mạch dao động đa hài trên hình 4-8 có: $R_1 = 20K$; $R_2 = 6,2K$; $R_3 = 5,6K$; $C_1 = 0,2\mu F$. Điện áp nguồn nuôi là $V_{CC} = \pm 12V$. Tính tần số của xung vuông lối ra.

Ta có: $V_0 = \pm (V_{CC} - 1) = \pm (12V - 1) = \pm 11V$;

Các ngưỡng của trigger Schmitt là:

$$V_{n1,2} = \mp V_0 \frac{R_3}{R_2 + R_3} = \mp 11V \frac{5,6K}{6,2K + 5,6K} = 5,22V$$

$$V_{C0} = -5,22 \text{ V};$$

$$V_{C\infty} = +5,22 \text{ V};$$

$$V = 11 \text{ V};$$

Từ đó:

$$f = \frac{1}{2RC_1} \ln \frac{V - V_{C0}}{V - V_{C\infty}} = \frac{1}{2 \times 20K \cdot 0,1\mu F} \ln \frac{11V - 5,22V}{11V - (-5,22V)} = 121Hz$$

4.2. Đa hài đơn ổn.

Mạch đa hài đơn ổn hay còn gọi là mạch đơn hài dùng để tạo sóng xung vuông góc có sơ đồ nguyên lý như hình 4-9.

Bộ khuếch đại thuật toán có đầu vào đảo (-) được thiên áp dương V_B ($\sim 1V$), còn đầu vào không đảo (+) được tiếp đất thông qua điện trở R_2 . Như vậy, với điều kiện DC ban đầu của mạch, lối ra của khuếch đại thuật toán sẽ ở mức bão hòa âm:

$$V_o = -V_{sat} = -(V_{CC} - 1V)$$

Tụ C_2 được nạp tới mức điện áp $V_o = -(V_{CC} - 1V)$ và duy trì trạng thái này cho tới khi có tín hiệu kích thích lối vào.

Khi có xung dương kích vào lối vào, qua mạch C_1R_1 tín hiệu bị vi phân. D_1 xén phần ngọn xung dương. Phần xung âm đưa vào lối vào đảo làm lối ra của khuếch đại thuật toán đổi trạng thái từ bão hòa âm lên mức bão hòa dương $+V_{sat}$. Lúc này điện áp đầu vào không đảo trở thành:

$$V_{i(+)} = (V_{CC} - 1V) - [-(V_{CC} - 1V)] = 2(V_{CC} - 1V).$$

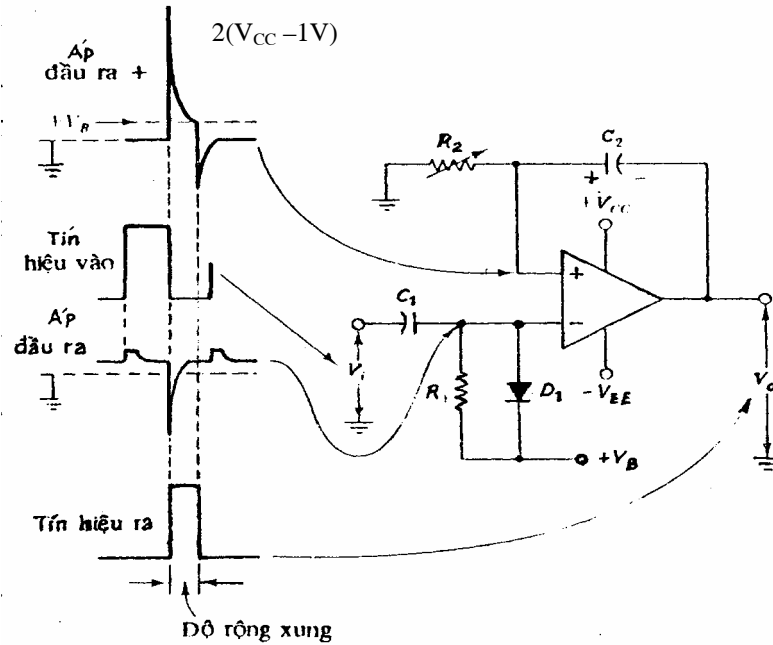
Tụ C_2 phóng điện qua R_2 và nạp với cực tính ngược lại. Khi C_2 nạp, thế đầu vào không đảo giảm về phía mức đất. Ngay khi thế giảm xuống dưới mức $+V_B$ đầu ra khuếch đại thuật toán chuyển từ bão hòa dương $+V_{sat}$ xuống bão hòa âm $-V_{sat}$. Lối ra ta có một xung vuông với thời hạn phụ thuộc vào R_2 và C_2 :

$$t = R_2 C_2 \ln \frac{V - V_{C0}}{V - V_{C\infty}} \quad (4-24)$$

Ở đây: V – điện áp nạp cho tụ, nó bằng $V_{CC} - 1V$

$V_{C\infty}$ – điện áp cuối cùng trên tụ khi điện áp đầu vào không đảo của khuếch đại thuật toán là $+V_B$;

$$V_{C\infty} = V_{sat} - V_B = (V_{CC} - 1V) - V_B.$$



Hình 4-9. Đơn hài tạo xung vuông

Ví dụ: Mạch dao động đơn hài trên hình 4-9 có điện áp nguồn $V_{CC} = \pm 10V$; $V_B = 1V$; $R_1 = 22K$; $R_2 = 10K$; $C_1 = 100pF$; $C_2 = 0,01\mu F$;

- 1) Hãy tính độ rộng xung lối ra.
- 2) Xác định C_2 để cho xung ra có độ rộng 6ms

1) Ta có: $V = +(V_{CC} - 1V) = +(10V - 1V) = 9V$;

$$V_{C0} = -(V_{CC} - 1V) = -9V;$$

$$V_{C\infty} = V_{sat} - V_B = (10V - 1V) - 1V = 8V;$$

$$\text{Vậy: } t = R_2 C_2 \ln \frac{V - V_{C0}}{V - V_{C\infty}} = 0,01\mu F \times 10K \times \ln \frac{9V - (-9V)}{9V - 8V} = 289\mu s.$$

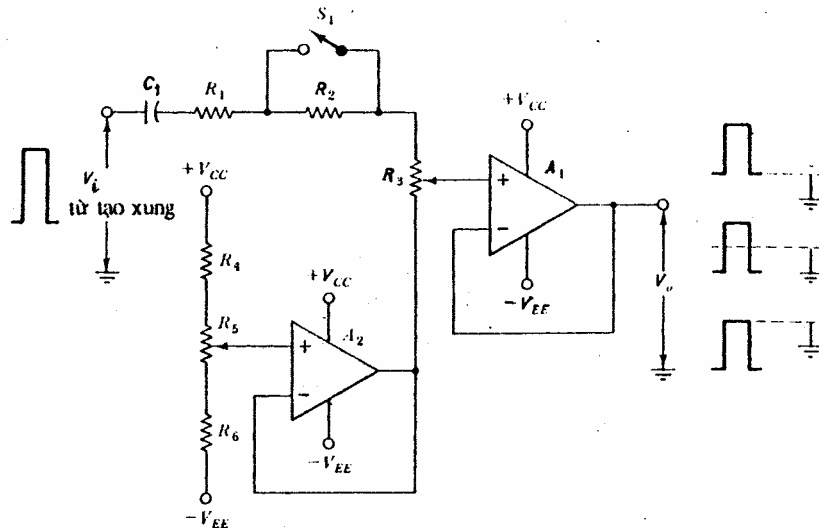
$$t = 289\mu s$$

2) Với $t = 6ms$ giá trị của tụ C_2 sẽ là:

$$C_2 = \frac{t}{R_2 \ln \frac{V - V_{C0}}{V - V_{C\infty}}} = \frac{6ms}{10K \times \ln \frac{9V - (-9V)}{9V - 8V}} = 0,2\mu F$$

4.3. Bộ suy giảm và dịch mức DC lối ra.

Để điều chỉnh biên độ xung và dịch mức DC, tín hiệu lối ra của máy phát xung được đưa qua bộ suy giảm và dịch mức DC có sơ đồ như hình 4-10.



Hình 4-10. Bộ suy giảm và dịch mức DC

Các bộ khuếch đại thuật toán A₁ và A₂ mắc kiểu lặp áp cho phép tạo trở kháng ra của máy phát nhỏ. Mức DC của điện áp lối ra được điều khiển nhờ chiết áp R₅ và 2 điện trở R₄, R₆ nối phân cực giữa 2 nguồn ±V_{CC}.

Khi tiếp điểm động của chiết áp R₅ ở mức thế đất, lối ra A₂ cũng ở mức thế đất, khiến xung lối ra từ A₁ đối xứng qua mức đất.

Khi tiếp điểm động của R₅ ở mức -5V, xung ra sẽ đối xứng qua mức -5V, và khi tiếp điểm động của R₅ ở mức +5V, xung ra sẽ đối xứng qua mức +5V. Như vậy, bằng cách điều chỉnh chiết áp R₅ ta có thể dịch chuyển được mức DC của xung lối ra dễ dàng.

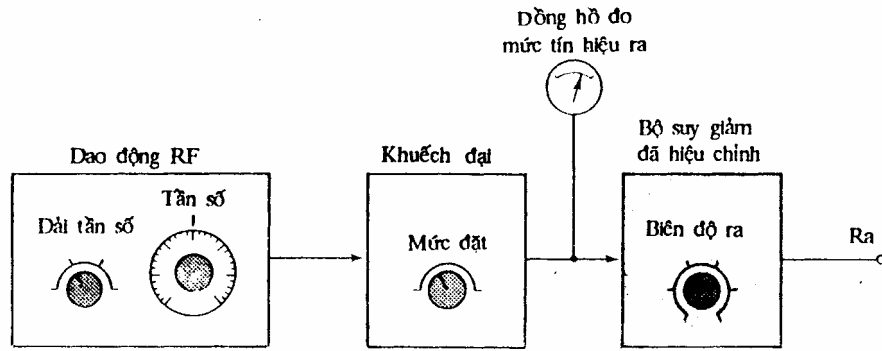
Biên độ của xung lối ra được điều chỉnh liên tục nhờ chiết áp R₃. Chuyển mạch S₁ cho phép thay đổi 2 khoảng biên độ.

§ 5. MÁY TẠO TÍN HIỆU RF

5.1. Sơ đồ khối của máy tạo tín hiệu RF.

Máy tạo tín hiệu tần số sóng vô tuyến RF (radio frequency) có đầu ra sóng sin với dải tần nằm trong khoảng từ 100kHz đến 40GHz. Sơ đồ khối của máy tạo sóng RF như chỉ ra trên hình 4-11. Về đại thể, dụng cụ gồm có: bộ dao động RF, bộ khuếch đại và bộ suy giảm đã hiệu chỉnh và máy đo mức đầu ra.

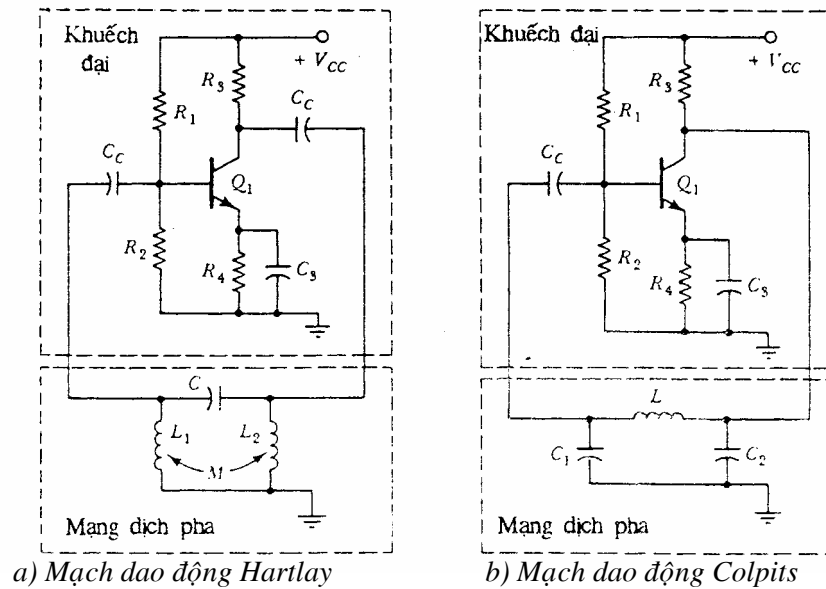
Bộ dao động RF có núm điều chỉnh tần số liên tục và công tắc dải tần số để điều chỉnh tín hiệu ra tới tần số bất kỳ mong muốn.



Hình 4-11. Máy tạo sóng RF

5.2. Mạch dao động RF.

Mạch dao động dùng trong máy tạo sóng RF thường dùng mạch dao động Colpits hoặc dao động Hartlay. Sơ đồ nguyên lý của hai mạch chỉ ra trên hình 4-12.



Hình 4-12

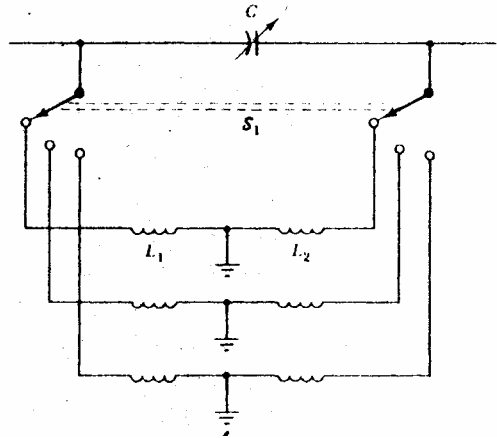
Cả hai mạch đều có bộ khuếch đại và mạch hồi tiếp. Bộ khuếch đại vừa khuếch đại tín hiệu vừa đảo pha 180° . Tín hiệu ra đã khuếch đại được làm suy giảm và dịch pha tiếp 180° nữa bởi mạch hồi tiếp. Độ lợi của mạch khuếch đại bằng nghịch đảo của độ suy giảm qua mạch hồi tiếp. Mỗi mạch có độ tăng ích vòng là 1 và độ dịch pha vòng là 360° . Điểm khác biệt giữa 2 mạch là mạng dịch pha. Mạch dao động Hartlay sử dụng 2 cuộn cảm L_1, L_2 và 1 tụ điện C. Mạch dao động Colpits sử dụng 2 tụ điện C_1, C_2 và 1 cuộn cảm L. Tần số dao động của cả 2 mạch là tần số cộng hưởng của mạch dịch pha:

$$f = \frac{1}{2\pi\sqrt{C_T L_T}} \quad (4-25)$$

Đối với mạch Hartlay: $C_T = C$;
 $L_T =$ Tổng điện cảm của L_1 và L_2 .

Đối với mạch Colpits: $L_T = L$;
 $C_T =$ Tổng điện dung C_1 và C_2 mắc nối tiếp.

Để thay đổi tần số dao động của mạch có thể sử dụng chuyển mạch để thay đổi trị số của L_T và C_T . Ví dụ, sơ đồ bố trí để thay đổi tần số trong mạch dao động Hartlay như trên hình 4-13.

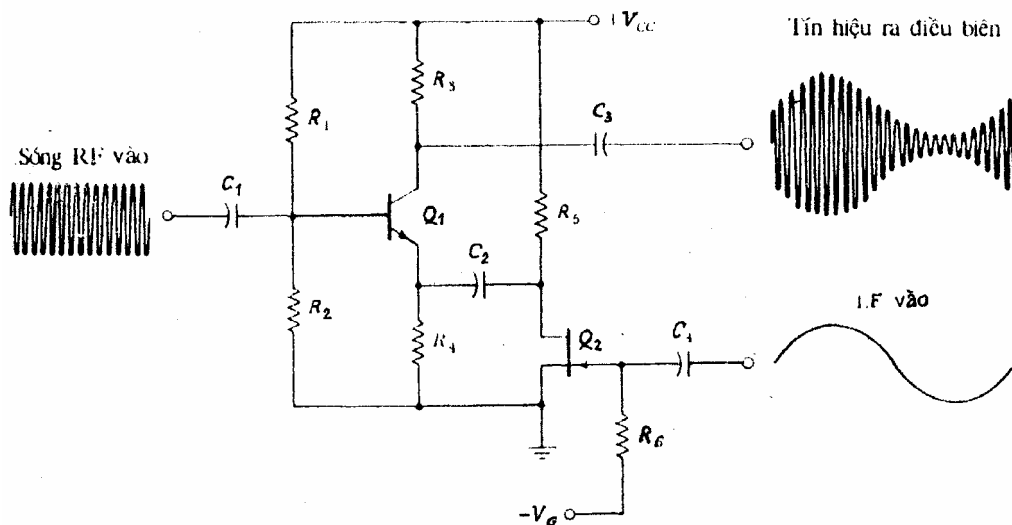


Hình 4-13. Chuyển mạch để thay đổi tần số trong mạch dao động Hartlay

5.3. Mạch điều biến biên độ và điều biến tần số.

5.3.1. Điều biến biên độ.

Các máy tạo sóng RF thường có thiết bị để điều biến biên độ và tần số. Điều biến biên độ được thực hiện tại tầng khuếch đại (hình 4-14).



Hình 4-14. Mạch điều biến biên độ

Nếu không có transistor Q₂ (FET), độ lợi của mạch là:

$$A_V = \frac{R_3}{R_4}$$

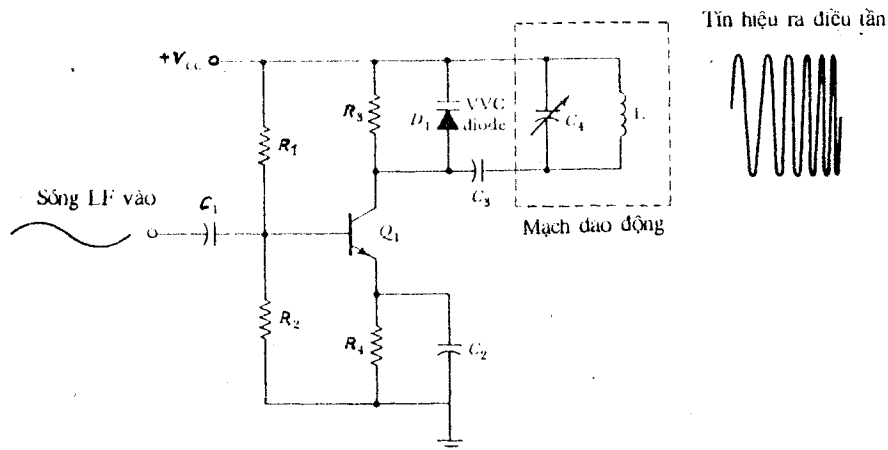
Transistor Q₂ ghép với R₄ qua tụ C₂ nên nó không ảnh hưởng tới chế độ thiên áp cho Q₁. Khi có Q₂ trong mạch, độ lợi của mạch khuếch đại sẽ là:

$$A_V = (R_3 / R_4) // R_D$$

Trong đó R_D là điện trở cực D của FET. Tín hiệu tần thấp LF đưa vào cực cổng G của FET làm thay đổi điện trở cực D của Q₂ và do đó làm thay đổi độ tăng ích của bộ khuếch đại. Bằng cách đó, biên độ của tín hiệu RF được tăng lên hay giảm đi cùng pha với tín hiệu LF (xem dạng sóng trên hình 4-14).

5.3.2. Điều biến tần số.

Việc điều biến tần số thường được thực hiện tại tầng dao động của máy tạo tín hiệu RF. Sơ đồ mạch điều tần sử dụng varicap chỉ ra trên hình 4-15.



Hình 4-15. Nguyên tắc điều tần bằng diode biến dung Varicap

Varicap là một loại diode đặc biệt làm việc trong chế độ định thiên ngược, có giá trị điện dung thay đổi theo giá trị điện áp đặt vào nên được gọi là diode biến dung VVC.

Trong mạch C₃ có điện dung lớn ghép diode varicap với mạch cộng hưởng LC₄ của bộ dao động, do đó điện dung của D₁ xem như mắc song song với L và C₄. Điện dung của mạch cộng hưởng là điện dung của diode C_D mắc song song với C₄. Tần số cộng hưởng sẽ là:

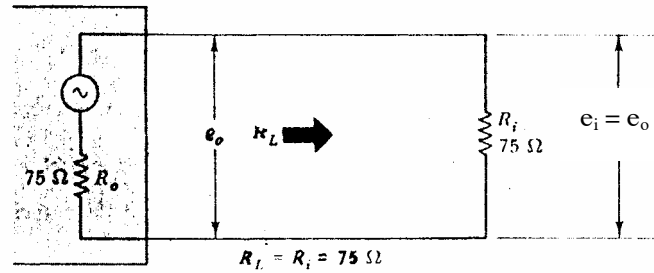
$$f = \frac{1}{2\pi\sqrt{LC_D // C_4}} \tag{4-26}$$

Theo (4-26) ta thấy, khi C_D thay đổi, tần số f sẽ thay đổi. Điện áp trên collector của Q₁ biến đổi theo quy luật của tín hiệu LF, do đó C_D thay đổi theo quy luật LF, nghĩa là tần số của điện áp ra bị điều chế theo LF. Tín hiệu ra đã bị điều biến về tần số.

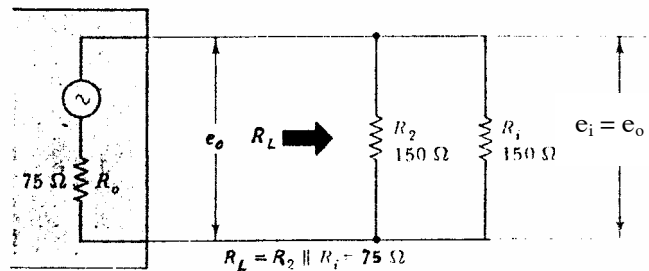
5.4. Tải của máy tạo sóng.

Máy tạo sóng RF có tải danh định lối ra là 75Ω . Nếu tải mắc có trị số đúng 75Ω thì tín hiệu lối ra từ bộ suy giảm chỉ thị đúng (hình 4-16, a). Trường hợp tải khác 75Ω phải mắc phối hợp song song (hình 4-16, b) hoặc nối tiếp (hình 4-16, c) để biến đổi tải về trị số 75Ω . Khi đó mức tín hiệu ra sẽ bị thay đổi, cần phải tính lại mức tín hiệu thực đưa vào tải.

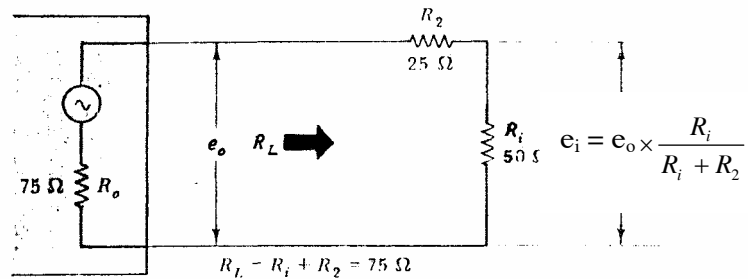
Đầu ra máy tạo sóng



a)



b)



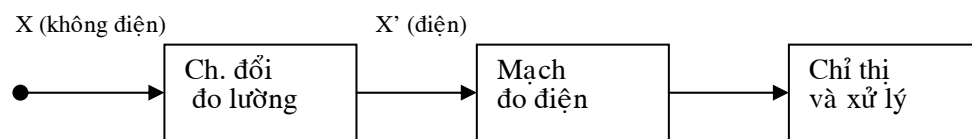
c)

Hình 4-16. Cách mắc tải trong các trường hợp : a) tải đúng $R_L = R_o$; b) khi $R_L > R_o$ và c) khi $R_L < R_o$.

CHƯƠNG V : ĐO CÁC ĐẠI LƯỢNG KHÔNG ĐIỆN

§ 1. KHÁI NIỆM CHUNG

Các đại lượng vật lý đặc trưng cho các hiện tượng và các quá trình cơ, nhiệt, quang, hóa ... đều là những đại lượng không điện. Phép đo các đại lượng không điện có thể được tiến hành bằng những cách thức khác nhau. Nhưng trong thực tế kỹ thuật, phương pháp đo điện được sử dụng phổ biến nhất do các đặc tính ưu việt của nó. Phép đo các đại lượng không điện bằng phương pháp điện được thực hiện thông qua các bộ chuyển đổi hoặc các cảm biến đo lường. Các bộ chuyển đổi đóng vai trò “nhà phiên dịch” để biến đổi các tín hiệu không điện thành tín hiệu điện, sau đó sử dụng các mạch đo điện để tiến hành xử lý phép đo tiếp theo. Sơ đồ nguyên tắc của phép đo các đại lượng không điện bằng phương pháp điện chỉ ra trên hình 5-1.



Hình 5-1. Đo các đại lượng không điện bằng phương pháp điện

Bài toán chuyển đổi một đại lượng không điện sang đại lượng điện là vấn đề then chốt trong cấu hình của hệ thống đo không điện. Bài toán này hết sức đa dạng, nhưng điều lý thú là chỗ dù ở bất kỳ dạng nào cũng có thể giải được, nghĩa là với bất kỳ một đại lượng nào như cơ, quang, nhiệt, hóa, v.v... đều có thể dễ dàng biến đổi chúng thành đại lượng điện. Nói chính xác hơn, có thể dễ dàng biến đổi các đại lượng trên thành tín hiệu điện để đưa vào các cơ cấu đo điện để đo đạc và xử lý. Giải quyết bài toán trên chính là nhiệm vụ của các bộ chuyển đổi đo lường. Có rất nhiều nguyên tắc để thực hiện các bộ chuyển đổi, và tương ứng với nó là sự đa dạng của các loại chuyển đổi, như chuyển đổi điện trở, chuyển đổi điện cảm, chuyển đổi điện dung, chuyển đổi áp điện, chuyển đổi nhiệt điện, chuyển đổi quang điện, v.v.... Tuy nhiên, căn cứ vào bản chất của các đại lượng chuyển đổi có thể quy về mấy nhóm cơ bản sau:

- Các chuyển đổi cơ điện;
- Các chuyển đổi nhiệt điện;
- Các chuyển đổi hóa điện;
- Các chuyển đổi quang điện và phát xạ điện tử.

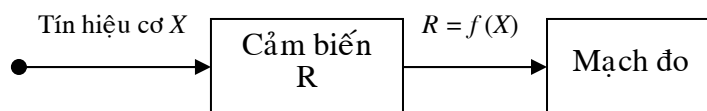
Đặc tính quan trọng nhất của các bộ chuyển đổi chính là hàm truyền đạt của nó. Hàm truyền đạt thể hiện cấu trúc của thiết bị biến đổi và thông thường có đặc

tính phi tuyến, điều đó làm giới hạn khoảng đo và dẫn tới sai số. Trong trường hợp đại lượng đo biến thiên trong một phạm vi rộng, cần chia nhỏ khoảng đo (phương pháp tuyến tính hóa từng đoạn). Thông thường khi thiết kế mạch đo người ta thực hiện các mạch bổ trợ để hiệu chỉnh hàm truyền sao cho hàm truyền đạt chung của hệ thống là tuyến tính.

§ 2. CHUYỂN ĐỔI CƠ ĐIỆN

2.1. Chuyển đổi điện trở R.

2.1.1. Nguyên tắc. Dưới tác dụng của tín hiệu cơ (sự dịch chuyển, mức, chấn động, v.v...) làm thay đổi điện trở của nguyên tố nhạy cảm (cảm biến), dẫn tới làm thay đổi dòng trong mạch theo quy luật biến đổi của đại lượng cơ. Khảo sát sự biến thiên này thông qua mạch đo ta có thể đánh giá được giá trị của đại lượng cơ cần đo (hình 5-2).



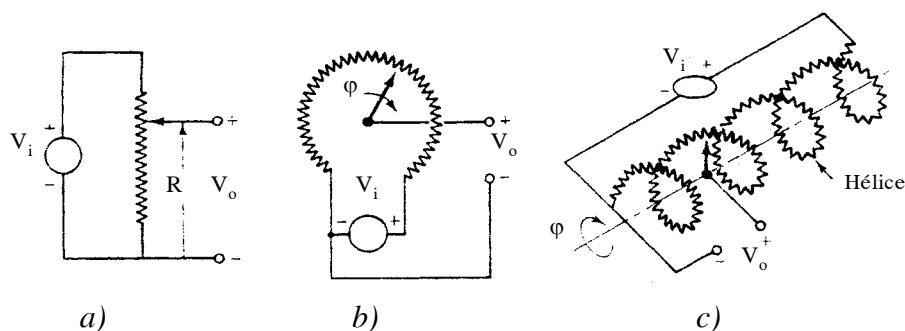
Hình 5-2. Nguyên tắc của chuyển đổi

Chuyển đổi điện trở R có thể thực hiện theo nhiều cách thức khác nhau:

- Loại biến trở (chiết áp): biến trở thẳng, biến trở góc, biến trở hélice.
- Loại điện trở biến dạng (tenzô): điện trở bột than nén, điện trở lá (kim loại hoặc bán dẫn).

2.1.2. Cảm biến loại biến trở.

Đây là loại cảm biến có nguyên lý cấu tạo đơn giản, dễ chế tạo. Cấu trúc của loại này có thể là loại biến trở thẳng, biến trở góc hoặc biến trở Hélice (Hình 5-3).



Hình 5-3. a) Biến trở thẳng; b) Biến trở góc; c) Biến trở Hélice

Hàm truyền đạt của loại biến trở này được xác định theo hệ thức:

$$R_x = k l_x = k_o x, \text{ hoặc } R_x = k \varphi_x = k_o x \quad (5-1)$$

Trong đó: l_x và φ_x – độ dịch chuyển thẳng và độ dịch chuyển góc của con trượt biến trở;

x – đại lượng cơ cần đo.

Điện trở của biến trở được cấu tạo bằng điện trở loại dây quấn hoặc dạng điện trở màng. Điện trở dây quấn thường làm từ các vật liệu có điện trở suất lớn và hệ số nhiệt điện trở nhỏ như mangan, constantan ... quấn trên đế cách điện như bakelit, textolit. Loại điện trở màng được tạo thành trên cơ sở than phun hoặc oxyt kim loại phủ trên đế plastic. Bằng cách thay đổi bước quấn hoặc tiết diện của vành trượt trên đế ta có thể điều chỉnh được hàm truyền đạt của biến trở.

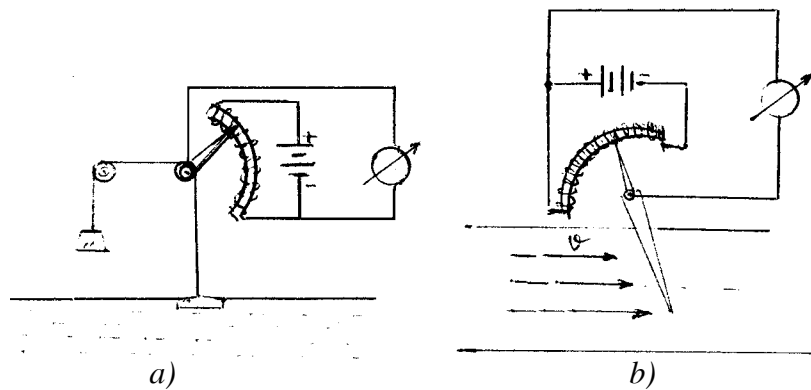
Ứng dụng: Đo độ di chuyển thẳng hoặc độ di chuyển góc. Đo mức chất lỏng trong bình chứa, đo tốc độ chất lưu trong ống dẫn (hình 5-4)

2.1.3. Cảm biến điện trở biến dạng.

Thương dùng để đo độ biến dạng, đo áp suất, đo kích thước, v.v...

Có 2 dạng: Dạng bột than và dạng điện trở lá.

– Dạng bột than. Cảm biến có dạng một cột than gồm nhiều đĩa xếp chồng lên nhau. Dưới tác dụng của lực cơ học (lực đè, nén) cột than sẽ bị ép nhiều hay ít, dẫn tới điện trở của cột than (điện trở tiếp xúc) bị thay đổi theo quy luật $R_x = f(P)$.



Hình 5-4 . a – Đo mức chất lỏng
b – Đo tốc độ của chất lưu

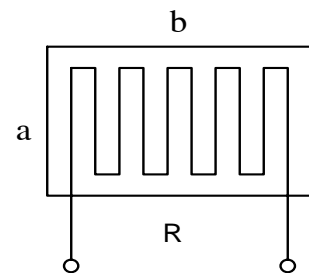
– Dạng điện trở lá.

Cấu tạo của cảm biến điện trở biến dạng gồm một dây điện trở rất mảnh, thường là loại hợp kim có điện trở suất lớn, dán căng trên một đế mỏng cách điện có kích thước cỡ 1÷2 cm² (hình 5-5).

Giá trị của điện trở tính theo công thức đã biết:

$$R = \rho \frac{l}{S} \quad (5-2)$$

Muốn kiểm tra độ biến dạng của một chi tiết cơ khí nào đấy, người ta dán lá điện trở này vào đó. Độ biến dạng của chi tiết sẽ tác động lên lá điện trở làm thay đổi chiều dài của dây



Hình 5-5

dẫn, dẫn đến sự thay đổi tiết diện của nó và kết quả là sự thay đổi điện trở của cảm biến theo quy luật:

$$\frac{\Delta R}{R} = \frac{\Delta \rho}{\rho} + \frac{\Delta l}{l} - \frac{\Delta S}{S} = \frac{\Delta \rho}{\rho} + (1 + 2\mu) \frac{\Delta l}{l} \quad (5-3)$$

Trong đó μ – hệ số Poisson.

Biến thiên tương đối của điện trở suất là hàm số của độ biến thiên thể tích dây dẫn:

$$\frac{\Delta \rho}{\rho} = \gamma_{\rho} (1 - 2\mu) \frac{\Delta l}{l} \quad (5-4)$$

γ_{ρ} – hệ số phụ thuộc vào đặc tính cấu trúc tinh thể của vật liệu làm điện trở.

Từ các biểu thức (5-3) và (5-4) ta có thể rút ra biểu thức để biểu thị một đặc tính quan trọng của cảm biến điện trở biến dạng là hệ số tenzô K:

$$K = \left(\frac{\Delta R}{R} \right) / \left(\frac{\Delta l}{l} \right) = [(1 + 2\mu) + \gamma_{\rho} (1 - 2\mu)] = [(1 + 2\mu) + m] \quad (5-5)$$

Giá trị của K đối với các vật liệu khác nhau thay đổi trong một giới hạn đủ rộng. Đối với mangan $K = 0,47 \div 0,5$, đối với hợp kim Fe-Cr-Al thì $K = 2,8 \div 2,9$; đối với constantan $K = 1,9 \div 2,1$.

2.2. Chuyển đổi điện cảm.

Ta biết rằng điện cảm của một ống dây xác định theo biểu thức:

$$L = \mu \mu_0 \frac{N^2}{l^2} S l = \mu \mu_0 \frac{N^2}{l} S = \frac{N^2}{\frac{l}{\mu \mu_0 S}} = \frac{N^2}{R_T} \quad (5-6)$$

Trong đó: $R_T = \frac{l}{\mu \mu_0 S}$ – Từ trở của mạch từ;

l – Chiều dài của ống dây;

μ – Độ từ thẩm của lõi;

$\mu_0 = 4\pi \cdot 10^{-7}$ H/m – Hằng số từ;

N – Số vòng dây.

Khi μ thay đổi làm R_T thay đổi và L thay đổi. Khảo sát sự biến thiên của L ta có thể xác định được độ lớn của đại lượng cơ cần đo. Nguyên tắc này được áp dụng để chế tạo cảm biến điện cảm.

2.2.1. Cảm biến kiểu điện cảm L.

Cấu tạo của cảm biến điện cảm L gồm một lõi sắt từ, trên đó quấn một số vòng dây N . Lõi sắt được ghép từ một phần khung chữ U và 1 phần chữ I (hình 5-6)

Ta có:

$$L = \frac{N^2}{R_T} \quad (5-7)$$

Trong đó $R_T = R_l + R_\delta$

Từ trở của phần lõi sắt R_l có giá trị:

$$R_l = \frac{l}{\mu\mu_0 S} \quad (5-8)$$

l – Chiều dài của khung chữ U + khung I;

μ – Độ từ thẩm của lõi sắt;

S – Tiết diện lõi sắt.

Phần từ trở của khe δ có giá trị:

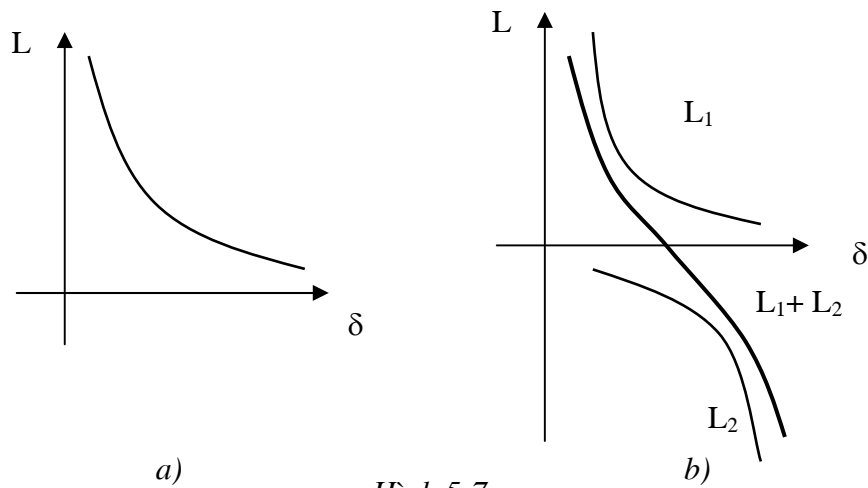
$$R_\delta = \frac{2\delta}{\mu_k \mu_0 S} \quad (5-9)$$

μ_k – Độ từ thẩm của không khí.

Từ đó ta có:

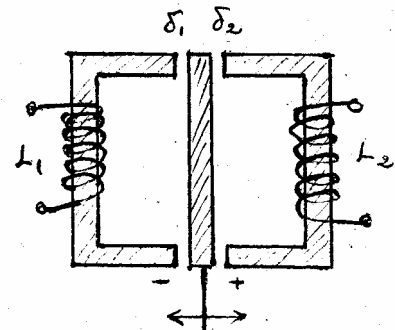
$$L = \frac{N^2}{R_T} = \frac{N^2}{\frac{l}{\mu\mu_0 S} + \frac{2\delta}{\mu_k \mu_0 S}} = L(\delta) \quad (5-10)$$

Dưới tác dụng của ngoại lực làm δ thay đổi, hoặc μ_k thay đổi dẫn tới từ trở của khe thay đổi và làm điện cảm L thay đổi. Công thức (5-10) biểu diễn sự phụ thuộc của điện cảm L vào sự biến thiên của δ , hàm truyền đạt là phi tuyến, đồ thị của nó chỉ ra trên hình 5-7,a.



Hình 5-7

Trong thực tế, để cải thiện đặc tuyến truyền đạt (tăng khoảng tuyến tính của đặc tuyến) người ta thường dùng cảm biến điện cảm dưới dạng vi sai. Nguyên lý cấu trúc của nó chỉ ra trên hình 5-8.



Cảm biến vi sai có 2 khe công tác δ_1 và δ_2 mà sự thay đổi độ lớn của nó phụ thuộc vào sự dịch chuyển của lõi động chữ I ở giữa.

Đại lượng đo tác động lên lõi từ làm nó di chuyển làm cho δ_1 và δ_2 thay đổi. Kết quả độ lớn của điện cảm L_1 và L_2 thay đổi.

Chẳng hạn, nếu tác dụng làm lõi di chuyển theo dương (+), δ_1 sẽ tăng và δ_2 sẽ giảm dẫn tới làm L_1 giảm và L_2 tăng. Ngược lại, nếu lõi dịch chuyển theo chiều âm (-), làm δ_1 giảm và δ_2 tăng dẫn tới L_1 tăng và L_2 giảm. Đặc tuyến truyền đạt của cảm biến vi sai chỉ ra trên hình 5-7,b cho thấy khoảng tuyến tính của hàm truyền tổng cộng được mở rộng.

– *Ứng dụng*: Đo độ di chuyển bé, kiểm tra bề dày các tấm kim loại cán, kiểm tra kích thước các chi tiết cơ khí chính xác

Hình 5-8.
Cảm biến điện cảm vi sai

2.2.2.Cảm biến kiểu hồ cảm M.

Cấu tạo của cảm biến hồ cảm M giống như cảm biến điện cảm L, nhưng có 2 cuộn dây N_1 và N_2 (hình 5-9). Hoạt động của cảm biến M tuân theo nguyên tắc cảm ứng điện từ giống như nguyên tắc làm việc của một máy biến áp. Nếu ta tác động một tín hiệu xoay chiều $e_1 = E_1 \sin \omega t$ lên 2 đầu cuộn N_1 thì trên 2 đầu cuộn N_2 sẽ thu được tín hiệu $e_2 = E_2 \sin \omega t$.

Trong đó:

$$\frac{E_1}{E_2} = \frac{N_1}{N_2}$$

Gọi I_1 là dòng trong cuộn N_1 thì trong cuộn N_2 sẽ có dòng I_2 :

$$I_2 = M I_1 \omega = M I_1 \frac{2\pi}{f} \tag{5-11}$$

Trong đó M là hồ cảm giữa 2 cuộn dây:

$$M = \frac{N_1 N_2}{R} \tag{5-12}$$

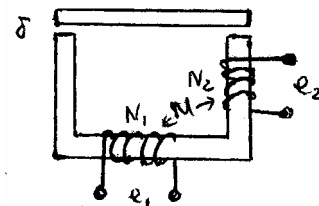
R là từ trở của mạch từ. Nếu ta giữ cho I_1 và ω không đổi thì dòng I_2 chỉ còn là hàm 1 biến của M, mà giá trị của M phụ thuộc vào từ trở của mạch từ theo (5-12). Như vậy, nếu R thay đổi, M sẽ thay đổi và dẫn đến I_2 thay đổi. Nói cách khác ta có:

$$I_2 = f(R). \tag{5-13}$$

– *Ứng dụng*: Đo độ di chuyển bé, kiểm tra bề dày các tấm kim loại cán, kiểm tra kích thước các chi tiết cơ khí chính xác

2.2.3.Cảm biến cảm ứng.

Cảm biến cảm ứng dựa trên nguyên tắc cảm ứng điện từ: khi một khung dây dẫn kín quay trong một từ trường B, trong khung dây sẽ xuất hiện một suất điện động cảm ứng.



Hình 5-9

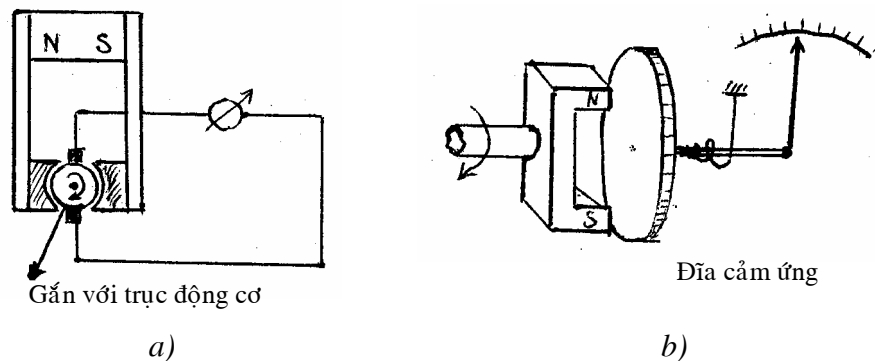
$$e = -\frac{d\Phi}{dt}$$

Theo nguyên tắc này người ta đã chế tạo ra máy phát tốc để đo tốc độ quay của các động cơ, máy phát. Nó chính là một máy phát điện nhỏ kích từ bằng nam châm vĩnh cửu (hình 5-10,a).

Phần ứng quay với tốc độ bằng hoặc tỷ lệ với tốc độ quay của động cơ. Suất điện động xuất hiện trong mạch phần ứng tỷ lệ với tốc độ quay n.

$$e = k.n \tag{5-14}$$

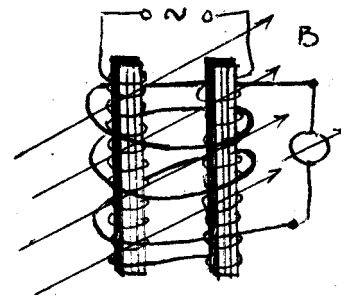
Do s.d.đ e ta dễ dàng xác định được tốc độ quay n. Thang độ của đồng hồ được khắc độ trực tiếp ra vận tốc.



Hình 5-10. Tốc kế

Theo nguyên tắc này có thể chế tạo theo kiểu nam châm (phần cảm) quay. Khi đó phần ứng là một đĩa kim loại gắn với trục quay động và kim chỉ thị. Khi nam châm gắn với trục của động cơ quay (hình 5-10,b), từ trường xuyên qua đĩa biến thiên, trên đĩa xuất hiện dòng cảm ứng. Dòng này sinh ra từ trường chống lại từ trường đã sinh ra nó (tức chống lại sự quay), nhưng nam châm gắn với trục động cơ vẫn quay buộc đĩa phải quay theo. Đĩa gắn với trục, trên có một lò xo cản. Khi mô men cản cân bằng với mô men quay đĩa sẽ đứng yên và kim chỉ thị ở một vị trí xác định trên thang độ.

Dựa trên nguyên tắc cảm ứng người ta đã chế tạo ra dụng cụ xác định phương hướng trên máy bay. Ta biết rằng trái đất chúng ta là một nam châm khổng lồ. Từ trường do nó sinh ra có các đường sức chạy từ Bắc xuống Nam. Khi bay trong bầu trời, máy bay chịu tác dụng từ trường của trái đất. Trên cơ sở đó người ta đã chế tạo một dụng cụ xác định phương hướng có cấu trúc như sau:



Hình 5-11

Dụng cụ gồm 2 thanh sắt từ đặt song song, trên có quấn 2 cuộn dây kiểu biến thế (hình 5-11). Cuộn sơ cấp (dây nhỏ) quấn trên 2 thanh sắt ngược chiều nhau và nối với một nguồn điện xoay chiều. Bình thường, từ trường do chúng sinh ra ngược chiều nhau nên chúng triệt tiêu lẫn nhau. Cuộn thứ cấp (dây lớn) quấn bao lấy cả 2 thanh sắt từ.

Khi bay trong bầu trời, 2 thanh sắt nằm trong từ trường trái đất. Khi đó, nếu ở một thanh sắt từ trường do bản thân dòng điện sinh ra được cộng thêm với từ trường trái đất thì ngược lại, ở thanh sắt kia từ trường đó sẽ bị trừ đi, do đó từ trường tổng do cuộn sơ cấp sinh ra sẽ khác không. Kết quả trong cuộn thứ cấp sẽ phát sinh một sức điện động. Độ lớn của sức điện động này phụ thuộc vào từ thông xuyên qua bề mặt của cảm biến, tức phụ thuộc vào góc giữa 2 thanh sắt với hướng từ trường trái đất. Như vậy, đo sức điện động có thể xác định được góc phương vị trên bầu trời.

2.3. Chuyển đổi điện dung.

Ta biết rằng, điện dung của một tụ điện là một thông số đặc trưng cho khả năng tích điện của nó, có giá trị phụ thuộc vào kích thước của các bản tụ (S), khoảng cách giữa các bản (d) và bản chất của chất điện môi giữa chúng (ϵ).

Dựa vào các đặc tính trên người ta đã chế tạo ra các bộ chuyển đổi kiểu điện dung. Thường có 2 dạng: tụ phẳng và tụ hình trụ.

Đối với dạng tụ phẳng, điện dung của cảm biến thay đổi theo quy luật:

$$C = \epsilon \epsilon_0 (n - 1) \frac{S}{d} \tag{5-15}$$

Trong đó: n – số tấm bản cực, S – diện tích của 1 bản cực;

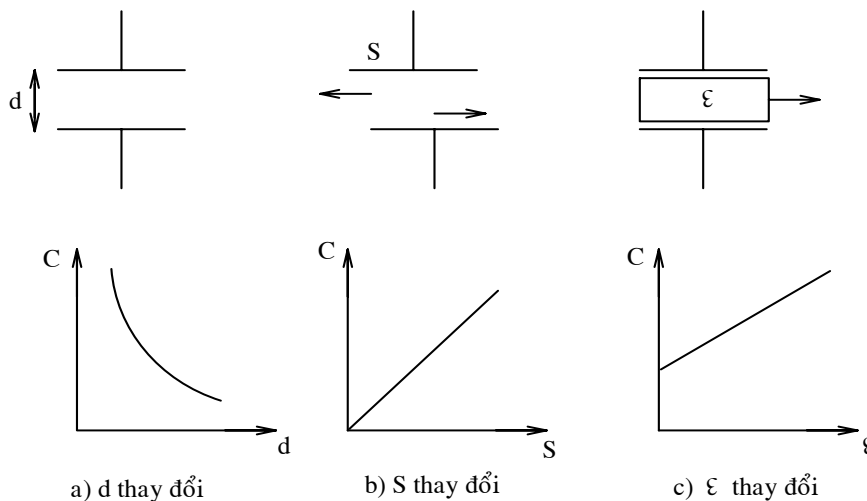
D – khoảng cách giữa 2 bản cực;

ϵ – hằng số điện môi; $\epsilon_0 = 8,85 \cdot 10^{-12}$ F/m – hằng số điện.

Như vậy, C là hàm của 3 biến d, S và ϵ . Nói cách khác có thể sử dụng cảm biến điện dung C để đo các đại lượng cơ học làm thay đổi một trong các đại lượng nói trên theo các quan hệ sau:

$$C_x = f(d); C_x = f(S); C_x = f(\epsilon) \tag{5-16}$$

Đồ thị biểu diễn sự phụ thuộc hàm số giữa điện dung C vào các biến d, S và ϵ chỉ ra trên hình 5-12.



Hình 5-12. Các dạng cảm biến điện dung phẳng

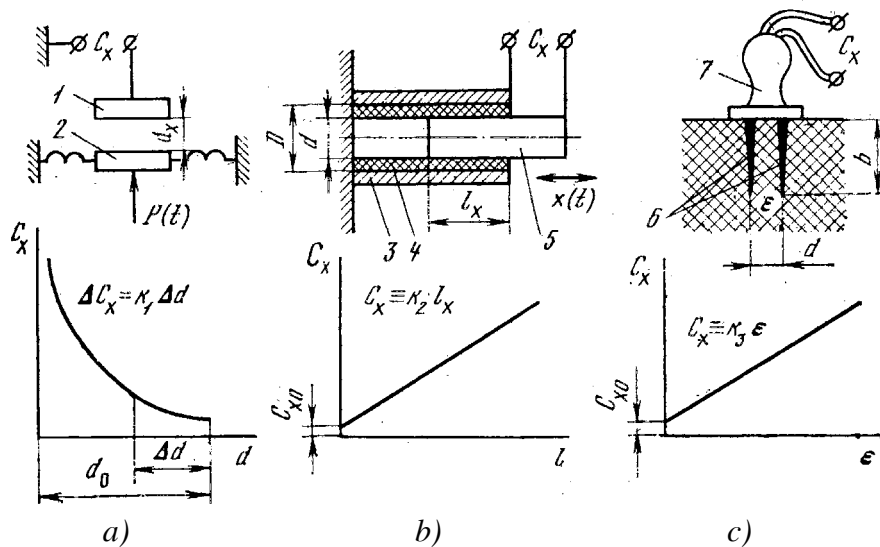
Đối với dạng tụ hình trụ, điện dung của tụ được tính:

$$C = \frac{2\pi\epsilon\epsilon_0 l}{\ln \frac{R_2}{R_1}} \quad (5-16)$$

Trong đó: 1 – Chiều cao của hình trụ;
 R_1 – Bán kính hình trụ trong;
 R_2 – Bán kính hình trụ ngoài.

Cảm biến điện dung loại này thường được dùng để đo mức hoặc sự dịch chuyển làm thay đổi đại lượng l_x theo quan hệ $C_x = k l_x$.

Trên hình 5-13 là sơ đồ của của một số cảm biến điện dung đơn giản và đồ thị biểu diễn hàm truyền đạt của chúng.



Hình 5-13. Sơ đồ và hàm truyền đạt của một số cảm biến điện dung

Trên hình 5-13, a cảm biến được cấu tạo bởi 2 bản tụ. Bản tụ 1 gắn cố định và bản tụ 2 treo bằng lò xo đàn hồi có thể dịch chuyển dưới tác dụng của áp lực $P(t)$. Hàm truyền đạt của chuyển đổi $C_x = f(d_x)$ là phi tuyến (có dạng hypebol). Với các giá trị $\Delta d < d_0$ có thể xem hàm truyền gần tuyến tính.

Trên hình 5-13, b điện dung C_x được xác định bởi giá trị l_x , là đoạn đối nhau của 2 hình trụ 5 và 3 ngăn cách bởi lớp điện môi hình trụ 4. Dưới tác dụng của đại lượng cơ $x(t)$ làm hình trụ 5 di chuyển và làm l_x thay đổi. Hàm truyền đạt của chuyển đổi có đặc tính tuyến tính:

$$C = 2\pi\epsilon\epsilon_0 \frac{l_x}{\ln \frac{D}{d}} = k l_x \quad (5-17)$$

Trong đó D và d tương ứng là đường kính của bản tụ ngoài và bản tụ trong.

Trên hình 5-13, c là bộ chuyển đổi điện dung dùng để đo độ ẩm của các vật thể dạng hạt rời (ngũ cốc, đường cát, v.v...). Nó được cấu tạo từ 2 bản tụ song song 6 được gắn với tay cầm 7 làm bằng vật liệu cách điện chất lượng cao. Vì khoảng cách giữa 2 bản tụ và diện tích của các bản là không đổi, nên điện dung C_x là hàm tuyến tính của hằng số điện môi ϵ của môi trường giữa 2 bản tụ.

Ngoài những cảm biến điện dung đơn giản như trên, trong kỹ thuật đo còn sử dụng rộng rãi các cảm biến điện dung đầu vi sai để đo lưu lượng hoặc tốc độ chất lưu và các bộ chuyển đổi điện dung có hàm truyền đạt phức tạp hơn để giải quyết các bài toán trong thực tiễn mà trên các hình 5-14, và hình 5-15 là hai ví dụ cụ thể.

Bộ chuyển đổi điện dung trên hình 5-14, a là cơ cấu để kiểm tra mức chất lỏng trong bình chứa 1, Giá trị của điện dung C_x phụ thuộc vào mức chất lỏng trong bình. Sơ đồ tương đương của hệ như trên hình 5-14, b. trong đó C_1 là phần tụ trong không khí, C_2 là phần tụ nhúng trong chất lỏng.

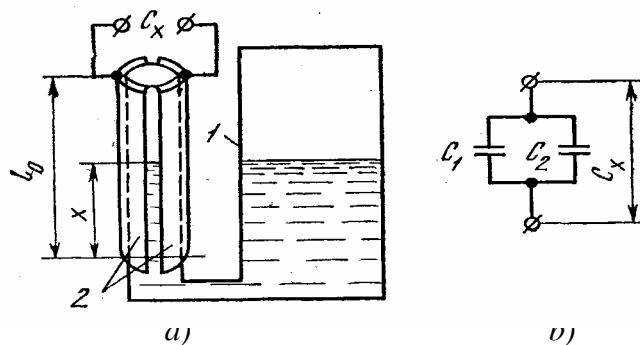
$$C_1 = \frac{\epsilon_1 \epsilon_0 S_1}{d} \quad \text{và} \quad C_2 = \frac{\epsilon_2 \epsilon_0 S_2}{d} \quad (5-18)$$

Với $S_1 = k(l - x)$ và $S_2 = kx$, ta có giá trị của hàm truyền đạt C_x là:

$$C_x = C_1 + C_2 = k \frac{\epsilon_1 \epsilon_0}{d} (l - x) + k \frac{\epsilon_2 \epsilon_0}{d} x = k \frac{\epsilon_1 \epsilon_0}{d} l - k \frac{\epsilon_0}{d} (\epsilon_1 - \epsilon_2) x$$

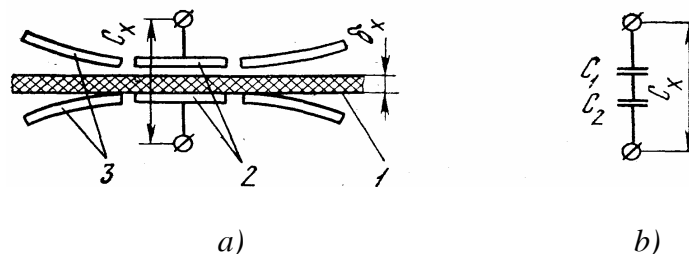
$$C_x = k_0 + k_1 x \quad (5-19)$$

Trong đó: $k_0 = k \frac{\epsilon_1 \epsilon_0}{d} l$; $k_1 = k \frac{\epsilon_0}{d} (\epsilon_1 - \epsilon_2)$ là các hằng số.



Hình 5-14. Chuyển đổi điện dung để đo mức chất lỏng

Trên hình 5-15, a là nguyên lý chuyển đổi điện dung dùng để kiểm tra và đo bề dày các tấm phi kim loại. Sơ đồ chuyển đổi tương đương 2 tụ điện C_1 và C_2 mắc nối tiếp (hình 5-15, b).



Hình 5-15. Chuyển đổi điện dung để đo bề dày các tấm phi kim loại

Trong đó:
$$C_1 = \frac{\epsilon_0 \epsilon_1 S}{d - \delta_x}; \quad \text{và} \quad C_2 = \frac{\epsilon_0 \epsilon_2 S}{\delta_x} \quad (5-20)$$

Hàm truyền của chuyển đổi xác định bởi giá trị điện dung tương đương của C_1 và C_2 mắc nối tiếp.

$$C_x = \frac{C_1 C_2}{C_1 + C_2} = \frac{a}{b + \delta_x} \quad (5-21)$$

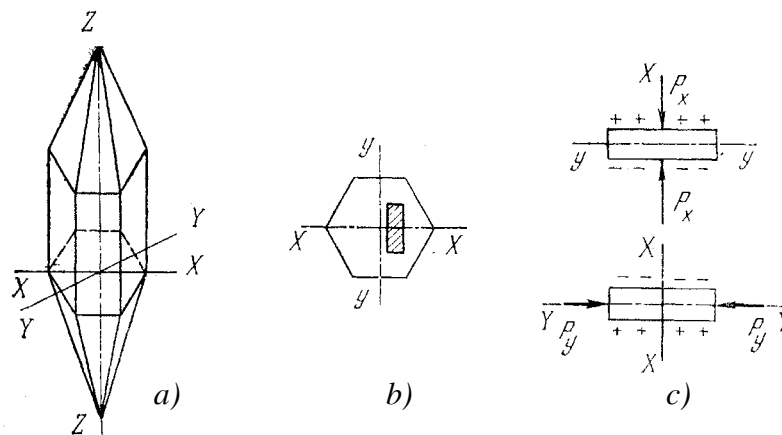
Trong đó:
$$a = \frac{\epsilon_0 \epsilon_1 \epsilon_2}{\epsilon_1 - \epsilon_2} S \quad \text{và} \quad b = \frac{\epsilon_2}{\epsilon_1 - \epsilon_2} d \quad (5-22)$$

2.4. Chuyển đổi áp điện.

Chuyển đổi áp điện dựa trên cơ sở hiệu ứng áp điện xảy ra đối với một số tinh thể như thạch anh, tuốcmalin, titanat bari,... Có 2 dạng:

- Hiệu ứng áp điện thuận: Khi bị biến dạng, trên bề mặt tinh thể xuất hiện các điện tích trái dấu.
- Hiệu ứng áp điện nghịch: Tinh thể áp điện khi đặt trong điện trường biến thiên sẽ bị biến dạng.

Trong kỹ thuật đo lường thường sử dụng tinh thể thạch anh làm các bộ chuyển đổi. Tinh thể thạch anh có dạng lục lăng với 2 đầu là 2 hình chóp đối xứng như trên hình 5-16, a, Mỗi tinh thể thạch anh có 3 trục, mà mỗi trục có những hiệu ứng đặc biệt gắn với các hiện tượng cơ, quang và điện. Trục quang học Z là trục đi qua 2 đỉnh hình chóp. Trục điện X đi qua cạnh của lăng trụ và vuông góc với trục quang. Trục cơ Y là trục hướng vuông góc với mặt bên của lăng trụ.



Hình 5-16. Tinh thể thạch anh và các trục của nó: trục quang Z, trục điện X và trục cơ Y

Nếu cắt từ tinh thể thạch anh ra một khối hình hộp, có các cạnh định hướng theo các trục X, Y như hình 5-16, b thì khi tác dụng lực P_x lên tinh thể dọc theo hướng trục điện X, trên 2 bề mặt đối diện của tinh thể sẽ xuất hiện các điện tích trái dấu (hiệu ứng dọc):

$$Q_x = D P_x \quad (5-23)$$

Trong đó: D – là hằng số áp điện. Với thạch anh $D = 2,3 \cdot 10^{-12} \text{ C/N}$

Nếu tác dụng lực cơ học P_y dọc theo trục cơ Y, trên 2 bề mặt của tinh thể cũng xuất hiện các điện tích (hiệu ứng ngang), nhưng ngược dấu với hiệu ứng dọc:

$$Q_y = DP_y \frac{S_y}{S_x} \tag{5-24}$$

Trong đó S_y và S_x tương ứng là các diện tích bề mặt bản tinh thể vuông góc với các trục Y và trục X.

Dấu của các điện tích xuất hiện sẽ thay đổi khi chuyển từ biến dạng nén sang giãn và ngược lại.

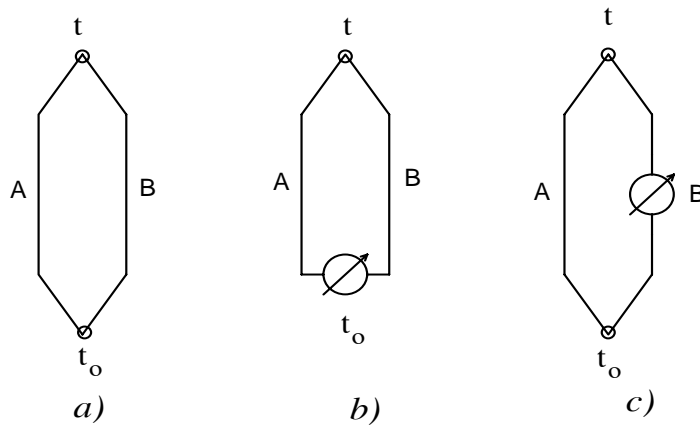
Cảm biến áp điện được sử dụng trong các dụng cụ đo chấn động, đo độ rung.

§ 3. CHUYỂN ĐỔI NHIỆT ĐIỆN

3.1. Cặp nhiệt điện.

Nguyên lý: Hai thanh kim loại A và B khác chất được hàn với nhau. Nếu đặt 2 mối hàn ở 2 nhiệt độ t_0 và t khác nhau (hình 5-17), trong mạch sẽ xuất hiện một suất điện động nhiệt điện E, có giá trị tỷ lệ với hiệu số nhiệt độ chênh lệch.

$$E = f(t - t_0) \tag{5-25}$$



Hình 5-17. Cặp nhiệt điện

Như vậy, nếu giữ cố định nhiệt độ một đầu mối hàn, đầu kia làm đầu dò nhiệt, thì khi đo suất nhiệt điện động ta có thể xác định được nhiệt độ cần đo.

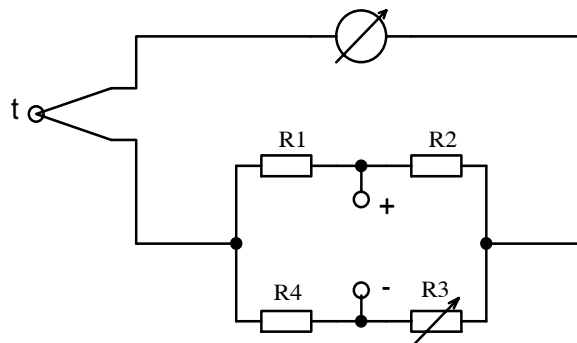
Trong bảng 5-1 cho giá trị suất nhiệt điện động tạo bởi các kim loại khác nhau với Platin khi nhiệt độ $t_0 = 0^\circ\text{C}$ và $t = 100^\circ\text{C}$.

Bảng 5-1

Vật liệu	Suất nhiệt điện E, (mV ở 100°C)	Vật liệu	Suất nhiệt điện E, (mV ở 100°C)
Nicrom	+2,2	Constantan	-3,4
Mangan	+0,76	Côpen	-3,6
Đồng	+0,76	Niken	-1,5
Crôm	+2,4	Alumen	-1,7

Độ chính xác của phép đo nhiệt độ khi dùng cặp nhiệt phụ thuộc rất nhiều vào việc cố định chính xác nhiệt độ đầu không làm việc. Trong thực tế, thường đặt đầu không làm việc ở nhiệt độ nước đá đang tan (0°C). Nhưng điều này gây bất tiện trong sử dụng và làm công kênh thiết bị, do vậy người ta thường áp dụng các biện pháp hỗ trợ bằng các mạch điện để bù trừ nhiệt độ đầu không làm việc một cách tự động. Một trong những phương pháp bù tự động rất đơn giản và tiện lợi chỉ ra trên hình 5-18. Cặp nhiệt và đồng hồ chỉ thị được mắc trên đường chéo của một cầu đo điện trở R_1, R_2, R_3, R_4 . Các điện trở R_1, R_2, R_3 được chế tạo từ mangan có hệ số nhiệt điện trở nhỏ. R_4 – từ đồng và niken. Cầu đo đặt cùng chỗ với đầu không làm việc của cặp nhiệt ở nhiệt độ t_0 .

Ở nhiệt độ ban đầu t_0 điều chỉnh để cầu cân bằng nhờ R_3 . Trong quá trình đo nhiệt độ, nếu nhiệt độ t_0 tăng lên thì giá trị của điện trở R_4 cũng tăng lên, và giá trị điện áp xuất hiện trên đường chéo cầu đo sẽ bù vào sự giảm suất nhiệt điện của cặp nhiệt. Độ chính xác của phép bù theo sơ đồ này cỡ $0,01\text{mV}$ với mỗi một thay đổi 10°C của nhiệt độ t_0 .



Hình 5-18. Sơ đồ bù tự động nhiệt độ đầu không làm việc

Do giá trị của suất nhiệt điện khá bé cỡ mV, nên khi đo phải sử dụng các mạch khuếch đại.

3.2. Nhiệt điện trở.

3.2.1. *Nhiệt trở kim loại* ($\alpha > 0$). Phần lớn kim loại như Cu, Fe, Ni, Al, Pt ... có hệ số nhiệt điện trở dương. Trị số điện trở phụ thuộc vào nhiệt độ theo hệ thức:

$$R_t = R_o(1 + \alpha \Delta t) \text{ và } \rho_t = \rho_o(1 + \alpha \Delta t) \quad (5-26)$$

Sử dụng nhiệt trở kim loại làm cảm biến nhiệt cho đặc tuyến truyền đạt tuyến tính. Khoảng nhiệt độ làm việc của một số nhiệt trở như:

Pt: $-200 \div 1000^{\circ}\text{C}$;

Ni: $-80 \div 300^{\circ}\text{C}$;

Cu: $-200 \div 200^{\circ}\text{C}$;

Ni-Fe: $-200 \div 250^{\circ}\text{C}$.

Thường sử dụng platin vì cho phép khoảng đo nhiệt rộng. Hệ số nhiệt điện trở của platin $\alpha = 0,00392 / ^{\circ}\text{C}$. Như vậy giá trị của điện trở thay đổi khoảng $0,3\Omega/^{\circ}\text{C}$.

3.2.2. *Nhiệt trở bán dẫn – thermistor* ($\alpha < 0$).

Nhiệt trở bán dẫn được chế tạo từ các oxyt kim loại MnO, ZnO, CuO. Giá trị điện trở phụ thuộc vào nhiệt độ theo quy luật:

$$R_T = R_\infty e^{\frac{\beta}{T}} \text{ và } \rho_T = \rho_\infty e^{\frac{\beta}{T}} \quad (5-26)$$

Trong đó: R_∞ – điện trở ở nhiệt độ vô cùng lớn;

β – hệ số phụ thuộc vào chất bán dẫn, có giá trị từ $10 \div 10^4$.

$$\alpha = \frac{1}{\rho} \frac{d\rho}{dt} = -\frac{\beta}{T^2} < 0 \quad (5-27)$$

Nhiệt trở bán dẫn có β lớn nên độ nhạy cao. Tuy nhiên hàm truyền phi tuyến nên khi đo phải dùng các mạch bổ trợ để tuyến tính hóa đặc tuyến truyền đạt.

3.3. Cảm biến nhiệt dùng tiếp giáp P-N bán dẫn.

Dựa trên cơ sở thế phân cực cho tiếp giáp P-N bán dẫn (đối với diode và transistor) phụ thuộc vào nhiệt độ, người ta đã chế tạo ra các cảm biến nhiệt dùng diode và transistor. Ta biết điện thế phân cực $V_D = (0,2 \div 0,3)V$ đối với diode Ge và $V_D = (0,6 \div 0,7)V$ đối với diode Si. Tuy nhiên giá trị của V_D thay đổi theo nhiệt độ. Khi nhiệt độ tăng thế phân cực giảm. Biến thiên tương đối theo nhiệt độ của V_D :

$$\frac{\Delta V_D}{\Delta T} = -(2,1 \div 2,5) \text{ mV}/^\circ C \quad (5-28)$$

Cảm biến nhiệt dùng diode được mắc vào mạch đo theo sơ đồ hình 5-19, a.

Biến thiên tương đối của thế lối ra theo nhiệt độ xác định theo hệ thức:

$$\frac{\Delta V_o}{\Delta T} = \Delta V_D \left(1 + \frac{R_2}{R_1} \right) \quad (5-29)$$

Đối với transistor, điện áp phân cực V_{BE} phụ thuộc vào nhiệt độ theo hệ thức:

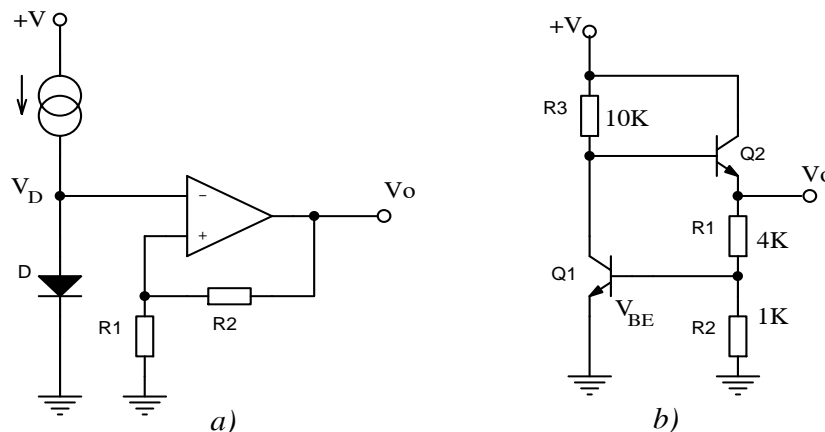
$$V_{BE} = \frac{kT}{q} \ln \left(\frac{I_C}{I_S} \right) \quad (5-30)$$

Trong đó: I_S – dòng ngược bão hòa;

I_C – dòng collector.

$K = 1,38 \cdot 10^{-34} \text{ J.s}$ – Hằng số Bolzermant

Vì giá trị của dòng I_C thay đổi theo nhiệt độ nên cần sử dụng nguồn dòng ổn để loại trừ sự trôi nhiệt. Khi sử dụng thường ghép cặp transistor như hình 5-19, b.



Hình 5-19

Từ hình vẽ ta có:

$$V_o = \frac{R_1 + R_2}{R_2} V_{BE} = 5V_{BE}$$

Nhược điểm của cảm biến nhiệt dùng diode và transistor là dải đo nhiệt độ bị hạn chế trong khoảng từ -40°C đến 150°C .

Các cảm biến được chế tạo công nghiệp như FJT1000, FD300, FD200 dùng cho dải đo từ 40°K đến 400°K . Ngoài ra, các cảm biến đo nhiệt độ chuyên dụng được chế tạo dưới dạng nguồn thế như LM135, LM235, LM335 có hàm truyền tuyến tính với đáp ứng $10\text{mV}/^\circ\text{K}$. Hoặc cảm biến dưới dạng nguồn dòng như AD590 cho đáp ứng $1\mu\text{A}/^\circ\text{K}$.

§ 4 CHUYỂN ĐỔI HÓA ĐIỆN

4.1. Cảm biến điện trở dung dịch.

Ta có điện trở của cột chất lỏng dung dịch chiều dài l giữa 2 bản cực S được xác định theo hệ thức:

$$R = \rho \frac{l}{S} \quad (5-31)$$

Trong đó: $\rho = 1/\gamma$ – điện trở suất của dung dịch, với γ được gọi là suất dẫn điện của dung dịch tỉ lệ với hoạt tính đương lượng hóa học:

$$\gamma = \lambda f c = \lambda a \quad (5-32)$$

Ở đây: f – Hệ số hoạt tính của dung dịch;

c – Nồng độ dung dịch;

λ – Độ dẫn điện đương lượng của dung dịch;

$a = f c$ – Hoạt tính của dung dịch hay độ linh động của các ion.

Như vậy, nếu giữ cho l, S không đổi thì điện trở của dung dịch sẽ thay theo γ . Nói cách khác điện trở sẽ là hàm số của nồng độ dung dịch c :

$$R = \rho \frac{l}{S} = \frac{l}{S} \cdot \frac{1}{\lambda f c} = \frac{l}{S} \cdot \frac{1}{\lambda a} = f(c) \quad (5-33)$$

Do điện trở có thể xác định được nồng độ dung dịch.

Lưu ý: Suất dẫn điện của dung dịch phụ thuộc vào nhiệt độ theo quan hệ:

$$\gamma_t = \gamma_o [1 + (t - t_o)\beta] \quad (5-34)$$

Với axit: $\beta = 0,016 \text{ độ}^{-1}$; bazơ: $\beta = 0,019 \text{ độ}^{-1}$; muối: $\beta = 0,024 \text{ độ}^{-1}$.

Khi bị điện phân muối sẽ tỏa nhiệt làm cho độ linh động $a = f c$ tăng lên, dẫn tới γ tăng. Do đó, khi đo nồng độ bằng điện trở dung dịch cần quan tâm đến nhiệt độ, và phải có biện pháp bổ chính.

4.2. Cảm biến suất điện động ganvanic.

4.2.1. Khái niệm về độ pH.

Theo định nghĩa: $pH = -\lg_{10} a_{H^+}$ (5-35)

Trong đó a_{H^+} – là độ hoạt tính của ion hydro H^+ . Ta có:



Gọi k là hằng số phân ly, ta có trong dung dịch k là hằng số:

$$k_{H_2O} = \frac{a_{H^+} \times a_{OH^-}}{a_{H_2O}} \quad (5-36)$$

$$k_{H_2O} \cdot a_{H_2O} = a_{H^+} \times a_{OH^-} = 10^{-14} \quad (5-37)$$

Với một dung dịch trung tính thì sẽ có:

$$a_{H^+} = a_{OH^-} = 10^{-7};$$

$$pH = -\lg_{10} 10^{-7} = 7.$$

Nếu: $pH < 7$, dung dịch có tính axit;

$pH > 7$, dung dịch có tính kiềm.

4.2.2. Điện thế điện cực.

Bất kỳ một điện cực nào khi nhúng vào trong một dung dịch đều xuất hiện một thế điện cực E nào đó. Khi nhúng vào trong dung dịch 2 điện cực khác chất (2 kim loại khác nhau), giữa chúng sẽ tồn tại một thế hiệu xác định, nghĩa là có một suất điện động ganvanic.

Điện thế giữa điện cực và dung dịch gọi là điện thế điện cực. Không thể đo được trực tiếp điện thế điện cực, vì khi đặt điện cực thứ 2 vào dung dịch thì giữa điện cực này và dung dịch cũng xuất hiện một thế điện cực nữa tham gia trong mạch đo. Do vậy điện thế điện cực được xác định so với thế điện cực chuẩn.

Điện cực chuẩn là điện cực bạch kim (Pt) có khí hydro bám vào được coi là điện cực khí hydro cắm trong dung dịch H_2SO_4 có nồng độ chuẩn ($a = 1g\text{-dl/l}$). Thế điện cực của các kim loại khác nhau được so sánh với thế điện cực chuẩn:

Ví dụ: Kali: $E_0 = -2,92 \text{ V}$;
 Kẽm: $E_0 = -0,76 \text{ V}$;
 Đồng: $E_0 = +0,34 \text{ V}$;
 Bạc: $E_0 = +0,8 \text{ V}$.
 v.v...

Như vậy phần tử ganvanic hợp thành giữa Zn và Cu sẽ có suất điện động:

$$E_{0(Zn-Cu)} = +0,34 - (-0,76) = 1,1 \text{ V}$$

Khi dung dịch có nhiệt độ và nồng độ thay đổi, điện thế điện cực được xác định theo phương trình Nezt.

$$E = E_0 + \frac{RT}{nF} \ln f c = E_0 + \frac{RT}{nF} \ln a \quad (5-38)$$

- E_o – Thế tiêu chuẩn của điện cực;
- $R = 8,317 \text{ J/độ}$ – Hằng số khí;
- n – số hóa trị của ion;
- c – nồng độ dung dịch;
- $F = 96500 \text{ C / g.mol}$ – Hằng số Faraday;
- f – hệ số hoạt tính của dung dịch;
- $a = fc$ – Hệ số hoạt tính của dung dịch.

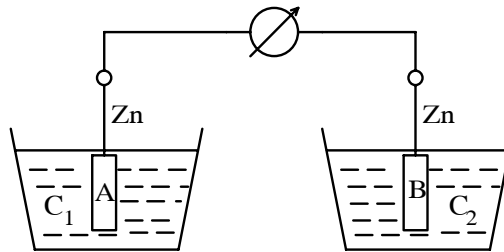
Đổi từ lôga tự nhiên sang thập phân và thay các giá trị R và F ta có:

$$E = E_o + \frac{0,058}{n} \lg(fc) \quad (5-39)$$

Phương trình 5-39 cho ta nguyên tắc đo nồng độ dung dịch c bằng cách đo suất điện động E .

4.2.3. Cảm biến suất điện động Galoa.

Dùng 2 điện cực giống nhau A và B nhúng trong 2 dung dịch có nồng độ khác nhau ở cùng một nhiệt độ (hình 5- 20).



Hình 5-20

Điện thế điện cực của mỗi cực theo phương trình Nezt:

$$E_1 = E_o + \frac{RT}{nF} \ln a_1$$

$$E_2 = E_o + \frac{RT}{nF} \ln a_2$$

Suất điện động Galoa bằng hiệu điện thế giữa 2 điện cực:

$$E = E_1 - E_2 = \frac{RT}{nF} (\ln a_1 - \ln a_2) = \frac{RT}{nF} \ln \frac{a_1}{a_2} \quad (5-40)$$

Độ hoạt tính dung dịch thường xác định là a_{H^+} , do vậy có thể viết:

$$E = \frac{RT}{nF} \ln \frac{(a_{H^+})_1}{(a_{H^+})_2}$$

Nếu chọn dung dịch 2 là dung dịch có nồng độ chuẩn, sao cho $(a_{H^+})_2 = 1$ thì khi đó suất điện động Galoa sẽ là:

$$E = \frac{RT}{nF} \ln (a_{H^+})_1 = 2,303 \frac{RT}{F} \lg_{10} (a_{H^+})_1 = -2,303 \frac{RT}{F} \cdot \text{pH} \quad (5-41)$$

Với $t = 18^\circ\text{C}$ thì:

$$E = -0,058 \text{ pH} \quad (5-42)$$

Phương trình 5-42 cho ta nguyên tắc để chế tạo các máy đo độ pH.

§ 5. CHUYỂN ĐỔI QUANG ĐIỆN

Các chuyển đổi quang điện là các phần tử nhạy cảm với các bức xạ, có nhiệm vụ biến đổi tín hiệu quang học lối vào thành tín hiệu điện lối ra. Có nhiều loại cảm biến quang điện như sau:

- Tế bào quang điện;
- Quang trở;
- Pin quang điện;
- Photo diode; Photo transistor.

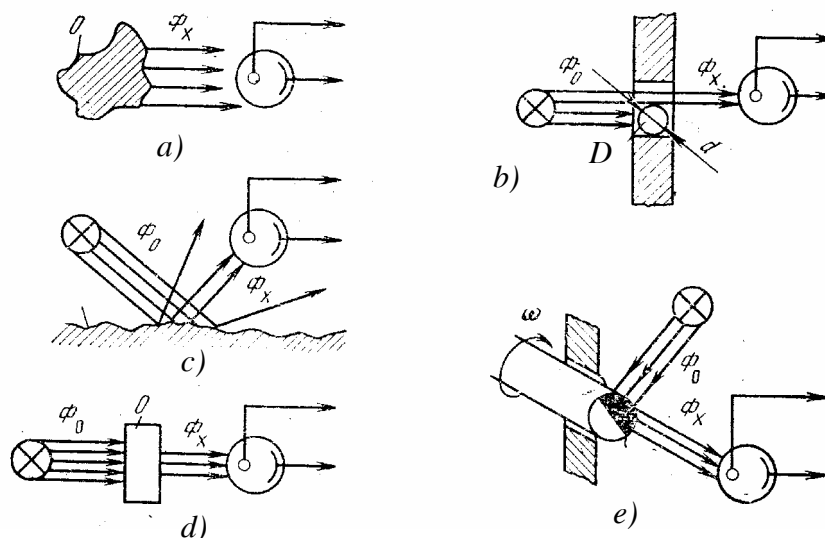
5.1. Tế bào quang điện.

Tế bào quang điện (TBQĐ) sử dụng hiệu ứng quang điện ngoài. Khi chiếu ánh sáng có bước sóng thích hợp vào ca tốt, tức là nếu năng lượng của fôton tới lớn hơn công thoát bề mặt của kim loại làm ca tốt: $\epsilon = h\nu \geq e\phi$, hiệu ứng quang điện sẽ xảy ra.

Các đặc tính cơ bản của TBQĐ là:

- Đặc tính quang: $I_\phi = f(\Phi_x)$ là sự phụ thuộc của dòng quang điện I_ϕ vào dòng quang thông Φ_x .
- Đặc tính vôn-ampe: $I_\phi = f(U)$ khi $\Phi_x = \text{const}$.
- Đặc tính tần số - là sự phụ thuộc tần số của dòng I_ϕ vào tần số thay đổi của Φ_x .
- Đặc tính phổ được xác định bởi độ nhạy của tế bào quang điện đối với chiều dài bước sóng ánh sáng tới.

Trên hình 5-21 chỉ ra 5 nhóm ứng dụng cơ bản của TBQĐ.



Hình 5-21. Các sơ đồ sử dụng tế bào quang điện

Trên sơ đồ hình 5-21, a dòng quang thông Φ_x được tạo ra bởi chính các vật thể bức xạ. TBQĐ được sử dụng trong các pirômet (hỏa kế bức xạ), ví dụ để đo nhiệt độ trong các lò luyện kim dựa trên cơ sở sự phụ thuộc của cường độ dòng ánh sáng và các đặc tính phổ của nó vào nhiệt độ của vật bức xạ.

Trên sơ đồ 5-21, b, dòng quang thông tới TBQĐ bị điều chế bởi kích thước của vật thể D mà kích thước d của nó cần phải đo hoặc kiểm tra. Ứng dụng trong các hệ thống đo lường và kiểm tra tự động.

Sơ đồ hình 5-21, c dùng để kiểm tra chất lượng của các bề mặt (độ phẳng, độ chói, màu sắc...).

Sơ đồ hình 5-21, d được sử dụng rộng rãi để đo nhiều đại lượng không điện khác nhau. Dòng ánh sáng Φ_o từ nguồn chiếu đi qua đối tượng cần khảo sát, chẳng hạn một chậu chất lỏng mà độ trong và màu sắc của nó cần kiểm tra, sau đó đập vào TBQĐ. Như vậy dòng quang thông Φ_x sẽ là hàm số của các đại lượng cần kiểm tra.

Sơ đồ hình 5-21, e dùng trong các phép đo tốc độ của các trục quay bằng tốc kế quang điện.

5.2. Quang trở.

Quang trở là dụng cụ bán dẫn dựa trên hiệu ứng quang điện trong: Độ dẫn điện của chất bán dẫn tăng (điện trở giảm) khi được rọi sáng bằng ánh sáng thích hợp. Sơ đồ cấu trúc của quang trở trên hình 5-22.

Nền bán dẫn thường làm bằng các chất sunfit cadmi, selenit cadmi (nhạy trong vùng ánh sáng khả kiến); sunfit chì, antimonit indi (nhạy trong vùng hồng ngoại).

Khi chiếu ánh sáng vào bề mặt quang trở, nếu ánh sáng tới thỏa mãn điều kiện $\epsilon \geq \Delta E$ (bề rộng vùng cấm theo thuyết miền năng lượng), các điện tử từ miền hóa trị sẽ nhảy lên miền trống (miền dẫn) và trở thành điện tử tự do (điện tử dẫn). Kết quả làm tăng electron dẫn trong bán dẫn, tức làm giảm điện trở của nó, hay làm tăng độ dẫn. Xuất hiện độ dẫn phụ – quang dẫn.

Biểu diễn độ quang dẫn σ_Φ :

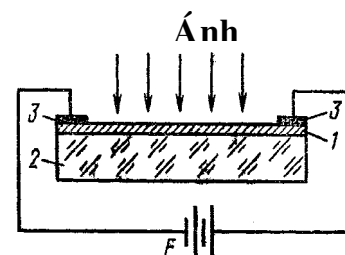
$$\sigma_\Phi = en_\Phi \mu \tag{5-43}$$

Trong đó:
$$n_\Phi = \beta_1 \sqrt{\Phi} \tag{5-44}$$

Φ – quang thông tới; β_1 – hệ số tỉ lệ phụ thuộc vào tần số ánh sáng tới và vận tốc tái hợp các điện tích mang.

Khi mắc quang trở vào mạch với nguồn suất điện động E (hình 5-22). Dòng quang điện trong mạch sẽ có dạng:

$$I_\Phi = \sigma_\Phi ES \tag{5-45}$$



Hình 5-22. Cấu tạo quang trở
1. Lớp cảm quang, 2. nền bán dẫn
3. Các điện cực

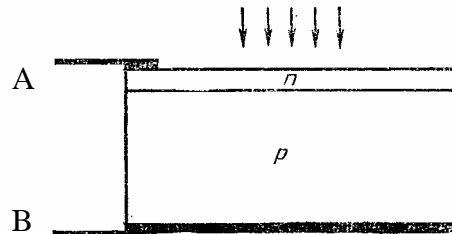
Trong đó: E – cường độ điện trường;
 S – diện tích tiết diện ngang của quang trở;
 σ_Φ – độ quang dẫn.

– Ứng dụng: Quang trở được sử dụng trong trắc quang, trong các mạch điều khiển.

5.3. Pin quang điện.

Pin quang điện là thiết bị bán dẫn sử dụng hiệu ứng quang – ganvanic. Cấu tạo của pin quang điện gồm 2 lớp bán dẫn p-n (hình 5-23)

Khi chiếu ánh sáng vào bề mặt pin, các fôton bị hấp thụ sẽ kích thích các nguyên tử bán dẫn tạo cặp electron - lỗ trống. Các phần tử mang khuếch tán qua lớp tiếp giáp p-n và phân cách nó bằng điện trường phụ thuộc vào dấu của các điện tích. Trong miền n tích tụ các electron thừa, còn trong miền p tích tụ các lỗ trống thừa. Kết quả, cả hai miền tích điện n (-) và p (+) và làm giảm thế hiệu tiếp xúc, và làm xuất hiện tại lớp tiếp giáp một suất điện động quang điện.



Hình 5-23. Pin quang điện

Độ lớn của suất điện động quang điện:

$$E = \frac{kT}{e} \ln \left(\frac{I_\Phi}{I_o} + 1 \right) \tag{5-46}$$

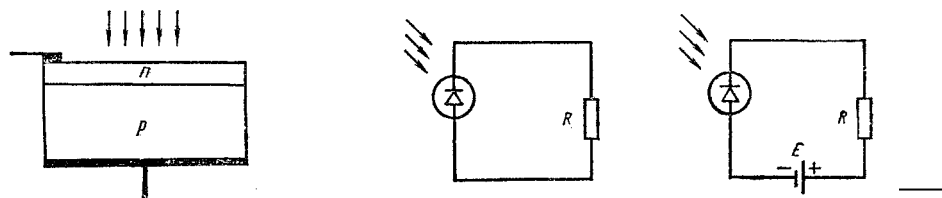
Trong đó: k – hằng số bolzermant;
 T – nhiệt độ tuyệt đối;
 I_o – dòng nhiệt;
 I_Φ – dòng quang.

– Ứng dụng:

- Trong quang trắc, lux kế, lumen kế, lộ sáng kế.
- Pin quang điện Si dùng đo nhiệt độ trong dải 350÷2000°C vì nó nhạy với phổ hồng ngoại;
- Trong các máy quay chiếu phim, truyền tín hiệu và điều khiển tự động.

5.4. Photo diode.

Photo diode là một diode bán dẫn có thể hoạt động ở 2 chế độ: chế độ quang – ganvanic như một pin quang điện và chế độ photo diode khi mắc với nguồn ngoài. Sơ đồ cấu trúc của photo diode chỉ ra trên hình 5-24, a.



a) b) c)

Hình 5-24. a) Cấu trúc của photo diode;
 b) Chế độ photo-ganvanic;
 c) Chế độ photo diode.

5.4.1. Chế độ photo-ganvanic (hình 5-24, b)

: Không có nguồn điện áp ngoài. Khi được chiếu sáng 2 đầu photo diode sẽ có một hiệu điện thế U và qua tải R sẽ có dòng:

$$I = \frac{U}{R} = I_{\Phi} - I_o \left(e^{\frac{eU}{kT}} - 1 \right) \tag{5-47}$$

Trong đó I_o – dòng nhiệt; I_Φ – dòng quang điện.

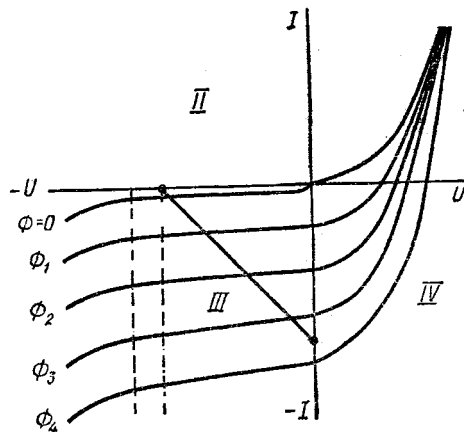
5.4.2. Chế độ photo diode (hình 5-24, c).

Khi mắc nối tiếp với tải một nguồn suất điện động E, trong mạch sẽ xuất hiện dòng bằng hiệu số các dòng chảy qua tiếp giáp p-n:

$$I = \frac{U + E}{R} = I_{\Phi} - I_o \left(e^{\frac{e(U+E)}{kT}} - 1 \right) \tag{5-48}$$

Đây là phương trình cơ bản xác lập chế độ làm việc của photo diode với nguồn điện áp ngoài.

Trên hình 5-25 trình bày họ đặc tuyến vôn-ampe của photo diode. Góc phần tư thứ nhất (I) ứng với chế độ phân cực thuận của diode. Góc phần tư thứ tư (IV) mô tả đặc tuyến công tác của photo diode trong chế độ photo – ganvanic. Điểm cắt của các đặc tuyến với trục dòng điện tương ứng với chế độ ngắn mạch lối ra photo diode, còn điểm cắt với trục điện áp chỉ chế độ không tải khi hở mạch nguồn U. Góc phần tư thứ ba (III) là đặc tuyến trong chế độ photo diode. Đường đặc tuyến đi qua gốc tọa độ ứng với trường hợp không chiếu sáng diode, nó giống đặc tuyến vôn-ampe của diode thường.



Hình 5-25. Ho đặc tuyến vôn-ampe của photo

Phạm vi phổ nhạy cảm của photo diode phụ thuộc vật liệu chế tạo:

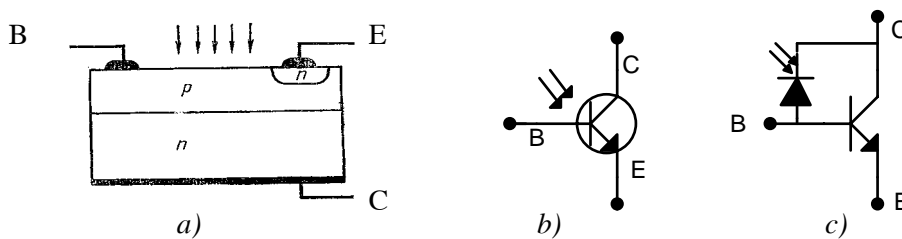
- Loại Si: 0,6 ÷ 1 μm;
- Ge: 0,5 ÷ 1,7 μm.

Các photo diode có thời gian xác lập nhỏ hơn so với quang trở. Tần số giới hạn với các photo diode thường cỡ 10 MHz.

– Ứng dụng: Trong trắc quang, quay chiếu phim, điện báo truyền ảnh, đưa thông tin lối vào ra máy tính điện tử .

5.5. Photo transistor.

Photo transistor có cấu trúc giống như một transistor thường p-n-p hoặc n-p-n. Cấu tạo và ký hiệu của photo transistor n-p-n với sự chiếu sáng vùng đáy chỉ ra trên hình 5-26.

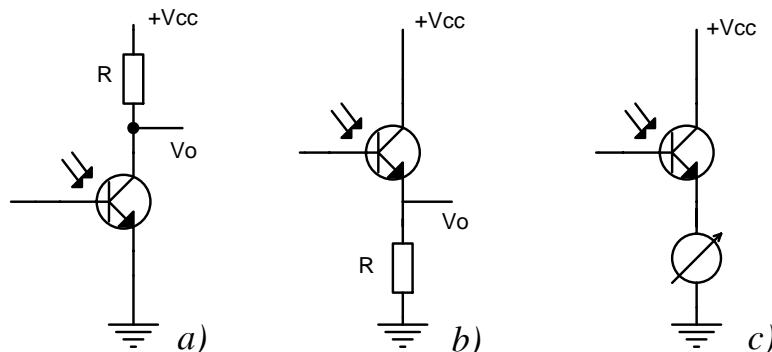


Hình 5-26

Thực tế có thể chiếu sáng bất kỳ miền nào của transistor và có thể chiếu vào theo hướng song song hoặc theo hướng vuông góc với tiếp giáp p-n, nhưng hiệu ứng lớn nhất xảy ra khi chiếu ánh sáng theo hướng vuông góc và chiếu vào đáy transistor.

Photo transistor có thể mắc trong sơ đồ đo giống như transistor thông thường theo các sơ đồ E chung, B chung và C chung, cũng như có thể đấu thành diode khi để hở 1 trong 3 cực. Khi đó nó sẽ hoạt động giống như một photo diode.

Ký hiệu và sơ đồ tương đương của photo diode chỉ ra trên các hình 5-26, b và 5-26, c. Như vậy tiếp giáp base – collector của transistor là một photo diode. Từ sơ đồ tương đương ta thấy rằng: phạm vi độ nhạy của photo transistor cũng giống như của photo diode tương ứng. Sơ đồ mắc photo transistor trong một bộ cảm biến quang học như hình 5-27.



Hình 5-27

Nếu dòng quang base – collector ký hiệu là I_ϕ , ta có điện áp lối ra của bộ cảm biến sẽ là:

$$V_o = V_{cc} - \beta I_\phi R \quad (\text{sơ đồ 5-27, a})$$

$$V_o = \beta I_\phi R \quad (\text{sơ đồ 5-27, b})$$

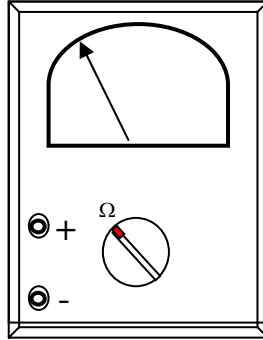
Cả 2 sơ đồ (a, b) đều có nhược điểm là điện dung của tiếp giáp base-collector được nạp bởi dòng I_ϕ tương đối nhỏ. Chúng dùng trong các sơ đồ đo khi tần số chuyển mạch thấp. Có thể đạt được tần số cao hơn bằng sơ đồ c. Điện trở R được thay bằng mA kế có nội trở nhỏ để không gây sụt áp đáng kể.

TÀI LIỆU THAM KHẢO

1. Метрология и электрорадиоизмерение в телекоммуникацион
 Lời nói đầu 7
 §1.. Những khái niệm cơ bản..... 8
 1. DAO ĐỘNG KÝ ĐIỆN TỬ..... 88
 § 1. khái niệm chung 115
 § 1. khái niệm chung 131
2. ных системах: Учебник для вузов / В.И. Нефёдов, В.И. Хахин, Е.В. Федорова и др.; Под ред. В.И.Нефёдова – М.:Высш.шк., 2001.
3. Измерения в электронике: Справочник / В.А Кузнецов, В.А. Долгов, В.М. Конев-ских и др.; Под ред.В.А. Кузнецова. — М.: Энергоатомиздат, 1987.
4. *Классен К. Б.* Основы измерений. Электронные методы и приборы в измерительной технике. — М.: Постмаркет, 2000.
5. *Харт Х.* Введение в измерительную технику. — М.: Мир, 1999.
6. *Елизаров А.С.* Электрорадиоизмерения. — Минск: Выш. Шк., 1986.
7. *Сергеев А.Г., Крохин В.В.* Метрология. — М.: Логос, 2000.
8. *Меерсон А.М.* Радиоизмерительная техника. –Л.: Энергия, 1978.
9. Хормой Б.П., Моисеев Ю. Г. Электрорадиоизмерения. М.: Радио и связь, 1985.
10. *Карнов Р. Г., Карнов Н. Р.* Электрорадиоизмерения – М.: выш. Школа, 1978.
11. *David A. Bell.* Dụng cụ và đo lường điện tử / Người dịch: Nguyễn hữu Ngọc, Trịnh Trung Thành, Đặng Văn Sử / N.x.b. KHKT, Hà Nội, 1994.
12. *Vũ Quý Diễm.* Cơ sở kỹ thuật đo lường vô tuyến điện. N.x.b. ĐH & THCN, Hà Nội, 1978.
13. *Nguyễn Ngọc Tân, Ngô Tấn Nhơn, Ngô Văn Kỳ.* Kỹ thuật đo. Đại học Bách khoa Tp. Hồ Chí Minh, 1995.
14. *Nguyễn Trọng Quế, Nguyễn Văn Dương.* Dụng cụ đo cơ điện. N.x.b. KHKT. Hà Nội, 1983.
15. *Hoàng Tư Giáp.* Đo thử hữu tuyến điện. N.x.b. Tổng cục bưu điện, Hà Nội 1979
16. *Hoàng Thanh Chung.* Dụng cụ đo điện xách tay. Nx.b. Đại học và trung học chuyên nghiệp, Hà Nội 1987.

**Đỗ Lương Hùng
Phạm Thanh Huyền**

Đào Thanh Toán



BÀI GIẢNG

KỸ THUẬT ĐO LƯỜNG ĐIỆN TỬ

Chuyên ngành: KTVT, KTTT, ĐKH-THGT

HÀ NỘI 6/ 2005

Lời nói đầu:

Kỹ thuật Đo lường Điện tử là môn học nghiên cứu các phương pháp đo các đại lượng vật lý: đại lượng điện: điện áp, dòng điện, công suất,... và đại lượng không điện: nhiệt độ, độ ẩm, vận tốc...

Bài giảng Kỹ thuật Đo lường Điện tử được biên soạn dựa trên các giáo trình và tài liệu tham khảo mới nhất hiện nay, được dùng làm tài liệu tham khảo cho sinh viên các ngành: Kỹ thuật Viễn thông, Kỹ thuật Thông tin, Tự động hoá, Trang thiết bị điện, Tín hiệu Giao thông.

Trong quá trình biên soạn, các tác giả đã được các đồng nghiệp đóng góp nhiều ý kiến, mặc dù cố gắng sửa chữa, bổ sung cho cuốn sách được hoàn chỉnh hơn, song chắc chắn không tránh khỏi những thiếu sót, hạn chế. Chúng tôi mong nhận được các ý kiến đóng góp của bạn đọc.

Xin liên hệ: daothanhtoan@uct.edu.vn

CHƯƠNG 1:**KHÁI NIỆM CƠ BẢN TRONG
KỸ THUẬT ĐO LƯỜNG****I. ĐỊNH NGHĨA VÀ KHÁI NIỆM CHUNG VỀ ĐO LƯỜNG****1. Định nghĩa về đo lường, đo lường học và KTĐL****a. Đo lường**

Đo lường là một quá trình đánh giá định lượng về đại lượng cần đo để có được kết quả bằng số so với đơn vị đo.

Kết quả đo được biểu diễn dưới dạng:

$$A = \frac{X}{X_0} \rightarrow X = A.X_0$$

trong đó: A: con số kết quả đo
X: đại lượng cần đo
X₀: đơn vị đo

b. Đo lường học

Đo lường học là ngành khoa học chuyên nghiên cứu để đo các đại lượng khác nhau, nghiên cứu mẫu và đơn vị đo.

c. Kỹ thuật đo lường (KTĐL)

KTĐL là ngành kỹ thuật chuyên môn nghiên cứu để áp dụng kết quả của đo lường học vào phục vụ sản xuất và đời sống xã hội.

2. Phân loại cách thực hiện phép đo

a. Đo trực tiếp là cách đo mà kết quả nhận được trực tiếp từ một phép đo duy nhất. Nghĩa là, kết quả đo được chính là trị số của đại lượng cần đo mà không phải tính toán thông qua bất kỳ một biểu thức nào.

Nếu không tính đến sai số thì trị số đúng của đại lượng cần đo X sẽ bằng kết quả đo được A.

Phương pháp đo trực tiếp có ưu điểm là đơn giản, nhanh chóng và loại bỏ được sai số do tính toán.

ví dụ: Vônmet đo điện áp, ampe met đo cường độ dòng điện, oátmet đo công suất
....

b. Đo gián tiếp là cách đo mà kết quả đo suy ra từ sự phối hợp kết quả của nhiều phép đo dùng cách đo trực tiếp. Nghĩa là, kết quả đo không phải là trị số của đại lượng cần đo, các số liệu cơ sở có được từ các phép đo trực tiếp sẽ được sử dụng để tính ra trị số của đại lượng cần đo thông qua một phương trình vật lý liên quan giữa các đại lượng này.

$$X = f(A_1, A_2, \dots, A_n)$$

Trong đó A₁, A₂ ... A_n là kết quả đo của các phép đo trực tiếp.

ví dụ: để đo công suất (P) có thể sử dụng vôn met để đo điện áp (U), ampe met đo cường độ dòng điện (I), sau đó sử dụng phương trình: P = U.I ta tính được công suất

Cách đo gián tiếp mắc phải nhiều sai số do sai số của các phép đo trực tiếp được tích lũy lại. Vì vậy cách đo này chỉ nên áp dụng trong các trường hợp không thể dùng dụng cụ đo trực tiếp mà thôi.

c. Đo tương quan là phương pháp được sử dụng trong trường hợp cần đo các quá trình phức tạp mà ở đây không thể thiết lập một quan hệ hàm số nào giữa các đại lượng là các thông số của các quá trình nghiên cứu.

Chương 1. Khái niệm cơ bản trong KTĐL

d. Đo hợp bộ là phương pháp có được kết quả đo nhờ giải một hệ phương trình mà các thông số đã biết trước chính là các số liệu đo được từ các phép đo trực tiếp.

e. Đo thống kê là phương pháp sử dụng cách đo nhiều lần và lấy giá trị trung bình để đảm bảo kết quả chính xác. Cách này được sử dụng khi đo tín hiệu ngẫu nhiên hoặc kiểm tra độ chính xác của dụng cụ đo.

II. CÁC ĐẶC TRƯNG CỦA KTĐL

KTĐL gồm các đặc trưng sau: đại lượng cần đo, điều kiện đo, đơn vị đo, thiết bị đo và người quan sát hay thiết bị nhận kết quả đo

1. Khái niệm về tín hiệu đo và đại lượng đo

a. Tín hiệu đo lường là tín hiệu mang thông tin về giá trị của đại lượng đo lường.

b. Đại lượng đo là thông số xác định quá trình vật lý của tín hiệu đo. Do quá trình vật lý có thể có nhiều thông số nhưng trong mỗi trường hợp cụ thể người ta chỉ quan tâm đến một hoặc một vài thông số nhất định.

ví dụ: để xác định độ rung có thể xác định thông qua một trong các thông số như: biên độ rung, gia tốc rung, tốc độ rung ...

Có nhiều cách để phân loại đại lượng đo, dưới đây là một số cách thông dụng.

* Phân loại theo tính chất thay đổi của đại lượng đo:

Có hai loại đại lượng đo là:

+ Đại lượng đo tiền định là đại lượng đo đã biết trước quy luật thay đổi theo thời gian của chúng.

+ Đại lượng đo ngẫu nhiên là đại lượng đo mà sự thay đổi theo thời gian không theo một quy luật nhất định nào. Nếu ta lấy bất kỳ giá trị nào của tín hiệu ta đều nhận được đại lượng ngẫu nhiên.

Chú ý: Trên thực tế, đa số các đại lượng đo đều là ngẫu nhiên. Tuy nhiên, có thể giả thiết rằng trong suốt thời gian tiến hành phép đo đại lượng đo phải không đổi hoặc thay đổi theo quy luật đã biết trước, nghĩa là tín hiệu ở dạng biến đổi chậm. Còn khi đại lượng đo ngẫu nhiên có tần số thay đổi nhanh thì cần sử dụng phương pháp đo lường thống kê.

* Phân loại theo cách biến đổi tín hiệu đo

Có hai loại tín hiệu đo là tín hiệu đo liên tục hay tương tự và tín hiệu đo rời rạc hay số. Khi đó ứng với 2 loại tín hiệu đo này có hai loại dụng cụ đo là dụng cụ đo tương tự và dụng cụ đo số.

* Phân loại theo bản chất của đại lượng đo

+ Đại lượng đo năng lượng là đại lượng mà bản thân nó mang năng lượng.

ví dụ: điện áp, dòng điện, sức điện động, công suất ...

+ Đại lượng đo thông số là đại lượng đo các thông số của mạch

ví dụ: điện trở, điện dung, điện cảm ...

+ Đại lượng phụ thuộc vào thời gian

ví dụ: tần số, góc pha, chu kỳ ...

+ Đại lượng không điện. Để đo các đại lượng này bằng phương pháp điện cần biến đổi chúng thành các đại lượng điện

ví dụ: để đo độ co giãn của vật liệu có thể sử dụng tenzo để chuyển sự thay đổi của hình dạng thành sự thay đổi của điện trở và đo giá trị điện trở này để suy ra sự biến đổi về hình dạng.

2. Điều kiện đo

Các thông tin đo lường bao giờ cũng gắn với môi trường sinh ra đại lượng đo. Môi trường ở đây có thể điều kiện môi trường tự nhiên và cả môi trường do con người tạo ra.

Khi tiến hành phép đo cần tính đến ảnh hưởng của môi trường tự nhiên đến kết quả đo và ngược lại. Ví dụ: các điều kiện về nhiệt độ, độ ẩm, áp suất, độ rung ...

Khi sử dụng dụng cụ đo phải không làm ảnh hưởng đến đối tượng đo. Ví dụ với phép đo cường độ dòng điện thì cần sử dụng ampe kế có điện trở trong càng nhỏ càng tốt nhưng khi đo điện áp thì cần dùng vôn kế có điện trở trong càng lớn càng tốt.

3. Đơn vị đo

Mỗi một quốc gia có một tập quán sử dụng các đơn vị đo lường khác nhau. Để thống nhất các đơn vị này người ta thành lập Hệ đơn vị đo lường quốc tế. Ngày 20-1-1950 Chủ tịch Hồ Chí Minh đã ký sắc lệnh số 8/SL quy định hệ thống đo lường Việt nam theo hệ SI, và ngày 20/1 hằng năm là ngày Đo Lường Việt nam.

Theo Pháp lệnh Đo lường ngày 06 tháng 10 năm 1999, đơn vị đo lường hợp pháp là đơn vị đo lường được Nhà nước công nhận và cho phép sử dụng. Nhà nước Cộng hoà xã hội chủ nghĩa Việt Nam công nhận Hệ đơn vị đo lường quốc tế (viết tắt là SI). Chính phủ quy định đơn vị đo lường hợp pháp phù hợp với Hệ đơn vị đo lường quốc tế.

Hệ đơn vị đo lường quốc tế SI bao gồm 7 đơn vị cơ bản:

Đơn vị chiều dài	met	m
Đơn vị khối lượng	kilogram	kg
Đơn vị thời gian	second	s
Đơn vị cường độ dòng điện	Ampe	A
Đơn vị nhiệt độ	Kelvin	K
Đơn vị cường độ sáng	Candela	Cd
Đơn vị số lượng vật chất	mol	mol

Các đơn vị khác được định nghĩa thông qua các đơn vị cơ bản gọi là các đơn vị dẫn xuất. (xem chi tiết trong Nghị định của chính phủ số 65/2001 ND-CP về việc Ban hành hệ thống đơn vị đo lường hợp pháp của nước Cộng hoà xã hội chủ nghĩa Việt Nam)

Dưới đây là một số đơn vị dẫn xuất điện và từ

Đại lượng	Đơn vị	
	Tên	Ký hiệu
Công suất	oát	W
Điện tích, điện lượng	culông	C
Hiệu điện thế, điện thế, điện áp, suất điện động	von	V
Điện dung	fara	F
Điện trở	ôm	Ω
Điện dẫn	simen	S
Độ tự cảm	Henry	H
Thông lượng từ (từ thông)	vebe	Wb
Mật độ từ thông, cảm ứng từ	tesla	T
Cường độ điện trường	von trên met	V/m
Cường độ từ trường	ampe trên met	A/m
Năng lượng điện	electronvon	eV

Ước và bội thập phân của các đơn vị SI

Chữ đọc	Ký hiệu	Hệ số nhân
yotta	Y	10^{24}
zetta	Z	10^{21}
exa	E	10^{18}
peta	P	10^{15}
tera	T	10^{12}
giga	G	10^9
mega	M	10^6
kilo	k	10^3
hecto	h	10^2
deka	da	10
deci	d	10^{-1}
centi	c	10^{-2}
milli	m	10^{-3}
micro	μ	10^{-6}
nano	n	10^{-9}
pico	p	10^{-12}
femto	f	10^{-15}
atto	a	10^{-18}
zepto	z	10^{-21}
yocto	y	10^{-24}

4. Thiết bị đo và phương pháp đo

Thiết bị đo là thiết bị kỹ thuật dùng để gia công tín hiệu mang thông tin đo thành dạng tiện lợi cho người quan sát.

Thiết bị đo gồm: thiết bị mẫu, chuyển đổi đo lường, dụng cụ đo lường, tổ hợp thiết bị đo lường và hệ thống thông tin đo lường. (*xem chi tiết ở phần sau*)

Phương pháp đo được chia làm 2 loại chủ yếu là phương pháp đo biến đổi thẳng và phương pháp đo so sánh. (*xem chi tiết ở phần sau*)

5. Người quan sát

Là người tiến hành đo hoặc gia công kết quả đo. Yêu cầu nắm được phương pháp đo, hiểu biết về thiết bị đo và lựa chọn dụng cụ hợp lý, kiểm tra điều kiện đo (phải nằm trong chuẩn cho phép để sai số chấp nhận được) và biết cách gia công số liệu thu được sau khi đo.

6. Kết quả đo

Giá trị xác định bằng thực nghiệm được gọi là ước lượng của đại lượng đo, giá trị gần giá trị thực mà ở điều kiện nào đó có thể coi là thực.

Sử dụng các phương pháp đánh giá sai số để đánh giá kết quả đo. (*xem chi tiết ở phần sau*)

III. CÁC PHƯƠNG PHÁP ĐO

1. Phương pháp đo biến đổi thẳng

Là phương pháp đo có cấu trúc kiểu biến đổi thẳng, không có khâu phản hồi. Quá trình đo là quá trình biến đổi thẳng. Thiết bị đo gọi là thiết bị biến đổi thẳng.



BĐ là bộ biến đổi;

A/D là bộ chuyển đổi tương tự / số;

Đại lượng cần đo X được đưa qua các khâu biến đổi và thành con số Nx. Đơn vị đo Xo cũng được biến đổi thành No sau đó so sánh giữa đại lượng cần đo với đơn vị đo qua bộ so sánh. Kết quả đo được thể hiện bởi phép chia Nx/No

Kết quả đo:

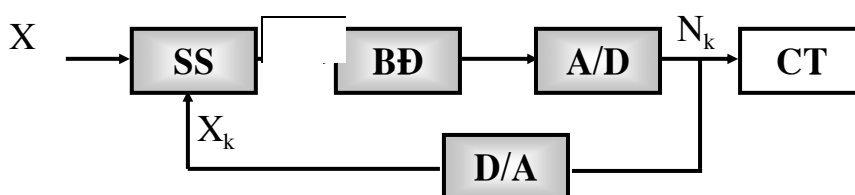
$$X = \frac{N_x}{N_o} \cdot X_o$$

SS là bộ so sánh;

CT là cơ cấu chỉ thị.

2. Phương pháp đo kiểu so sánh

Phương pháp này có sử dụng khâu hồi tiếp



Trong đó:

SS là bộ so sánh;

A/D là bộ chuyển đổi tương tự / số;

tương tự;

CT là cơ cấu chỉ thị.

Tín hiệu X được đem so sánh với một tín hiệu X_k tỉ lệ với đại lượng mẫu X_o .

Khi đó qua bộ so sánh ta có $\Delta X = X - X_k$

Có hai cách so sánh là so sánh cân bằng và so sánh không cân bằng.

a. So sánh cân bằng

Phép so sánh được thực hiện sao cho $\Delta X = 0$ và khi đó: $X = X_k = N_k \cdot X_o$

Như vậy đại lượng mẫu X_k chính là một đại lượng thay đổi bám theo X sao cho khi X thay đổi luôn được kết quả như trên. Phép so sánh luôn ở trạng thái cân bằng (đôi khi người ta còn gọi phương pháp này là phương pháp cân).

Độ chính xác của phép đo phụ thuộc vào độ chính xác của X_k và độ nhạy của thiết bị chỉ thị cân bằng (thường là thiết bị chỉ thị 0)

Các dụng cụ đo theo phương pháp so sánh cân bằng thường là các cầu đo và điện thế kế cân bằng.

b. So sánh không cân bằng

Nếu X_k là đại lượng không đổi, khi đó ta có: $X = X_k + \Delta X$

Nghĩa là kết quả đo được đánh giá thông qua ΔX với X_k là đại lượng mẫu đã biết trước. Phương pháp này được sử dụng để đo các đại lượng không điện như nhiệt độ, áp suất

c. So sánh không đồng thời

Chương 1. Khái niệm cơ bản trong KTĐL

Với phương pháp này, đại lượng X và X_k không được đưa vào thiết bị cùng một lúc. X_k được đưa vào trước để xác định giá trị trên thang khắc độ, sau đó thông qua thang độ xác định đại lượng đo.

ví dụ: các thiết bị đánh giá trực tiếp như ampe kế, vôn kế chỉ thị kim

d. So sánh đồng thời

Là phương pháp so sánh cùng một lúc đại lượng cần đo X và đại lượng mẫu X_k . Khi X và X_k trùng nhau thì thông qua X_k sẽ xác định được giá trị của X .

3. Các thao tác cơ bản khi tiến hành phép đo

1) Thao tác tạo mẫu: là quá trình lập đơn vị tạo ra mẫu biến đổi hoặc khác trên thang đo của thiết bị đo.

2) Thao tác biến đổi: là quá trình biến đổi đại lượng đo (hay đại lượng mẫu) thành những đại lượng khác tiện cho việc đo hay xử lý, thực hiện các thuật toán, tạo ra các mạch đo và gia công kết quả đo

3) Thao tác so sánh: là quá trình so sánh đại lượng đo với mẫu hay giữa con số tỉ lệ với đại lượng đo và con số tỉ lệ với mẫu.

4) Thao tác thể hiện kết quả đo: là quá trình chỉ thị kết quả đo dưới dạng tương tự hoặc con số, có thể ghi lại kết quả đo trên giấy hay bộ nhớ.

5) Thao tác gia công kết quả đo: là quá trình xử lý kết quả đo bằng tay hoặc máy tính.

IV. PHÂN LOẠI THIẾT BỊ ĐO

Thiết bị đo là sự thể hiện phương pháp đo bằng các khâu chức năng cụ thể. Thiết bị đo gồm các loại sau:

1. Mẫu

Là thiết bị để khôi phục một đại lượng vật lý nhất định. Những dụng cụ mẫu phải đạt độ chính xác rất cao từ 0,001% đến 0,1% tùy theo từng cấp chính xác và từng loại thiết bị. Mẫu được sử dụng để chuẩn hoá lại các dụng cụ đo lường.

*** Chuẩn hoá thiết bị đo lường:**

Yêu cầu chuẩn hoá thiết bị đo lường là rất quan trọng và cần thiết vì mỗi quốc gia có tập quán sử dụng các đơn vị đo lường riêng và có rất nhiều công ty sản xuất các thiết bị đo lường. Hơn nữa, việc sử dụng các đơn vị đo lường khác nhau, kiểu mẫu khác nhau sẽ đem lại những bất tiện không thể tránh khỏi cho người dùng. Ngoài ra, vì mục đích sử dụng của các thiết bị đo lường rất khác nhau nên ngoài việc quy ước sử dụng một hệ thống quốc tế chung (hệ SI) thì độ chính xác của các thiết bị cũng được quy định một cách chặt chẽ. Nếu lấy tiêu chí là độ chính xác thì thiết bị đo lường được chia làm 4 cấp:

+ Cấp 1- chuẩn quốc tế (International standard), các thiết bị đo chuẩn quốc tế được đặt tại trung tâm đo lường quốc tế- tại PARIS -Pháp

+ Cấp 2- chuẩn quốc gia (National standard) là chuẩn đo lường có độ chính xác cao nhất của quốc gia được dùng làm gốc để xác định giá trị các chuẩn còn lại của lĩnh vực đo lường. Chuẩn quốc gia được đặt tại các viện đo lường quốc gia, chúng được chuẩn hoá định kỳ theo chuẩn quốc tế hoặc qua các chuẩn quốc gia của nước ngoài.

+ Cấp 3- chuẩn khu vực (Zone standard) là chuẩn cho các trung tâm khu vực, nó tuân theo chuẩn quốc gia.

+ Cấp 4- chuẩn phòng thí nghiệm (Lab-standard) đây là cấp chuẩn để chuẩn hoá các thiết bị đo lường dùng cho sản xuất công nghiệp, nó tuân theo cấp nào thì sẽ mang chuẩn cấp đó (cấp 2,3)

Cấp chính xác của thiết bị đo

Các thiết bị đo lường trên thị trường là các thiết bị đã được kiểm nghiệm chất lượng theo các cấp như trên, kết quả kiểm nghiệm sẽ xác định được cấp chính xác. Chúng thường được ghi trên vỏ máy, catalogue giới thiệu sản phẩm, hoặc tra trong sổ tay kỹ thuật, thông thường chỉ những trường hợp đặc biệt ta mới quan tâm tới thông số này.

Tại Trung tâm đo lường Nhà nước Việt Nam có đại lượng chuẩn:

- | | |
|---------------------|-----------------------|
| 1. Độ dài | 13. Điện trở |
| 2. Góc | 14. Điện dung |
| 3. Khối lượng | 15. Điện cảm |
| 4. Khối lượng riêng | 16. Công suất |
| 5. Dung tích | 17. Điện năng |
| 6. Độ nhớt | 18. Điện áp cao tần |
| 7. pH | 19. Công suất cao tần |
| 8. Lực | 20. Mức |
| 9. Độ cứng | 21. Độ suy giảm |
| 10. Áp suất | 22. Thời gian |
| 11. Điện áp DC | 23. Tần số |
| 12. Dòng DC | 24. Nhiệt độ |

Tại Cục Tiêu chuẩn - Đo lường - Chất lượng Bộ Quốc Phòng có 2 đại lượng chuẩn:

- | | |
|------------------|-----------------|
| 1. Cường độ sáng | 2. Quang thông. |
|------------------|-----------------|

Tại Viện năng lượng nguyên tử Việt Nam có 2 đại lượng chuẩn:

- | | |
|---------------------|-------------------------|
| 1. Hoạt độ phóng xạ | 2. Liều lượng phóng xạ. |
|---------------------|-------------------------|

Cơ quan quản lý Nhà nước về đo lường các cấp có trách nhiệm tổ chức xây dựng các cấp có trách nhiệm tổ chức xây dựng các cơ sở có đủ điều kiện thực hiện việc kiểm định, ta đã có các đơn vị kiểm định từ Trung ương đến địa phương bao gồm các cơ sở kiểm định thuộc các cơ quan quản lý nhà nước về đo lường và các cơ sở được uỷ quyền kiểm định. Trung tâm đo lường nhà nước và các trung tâm tiêu chuẩn kỹ thuật đo lường chất lượng ba miền Bắc, Trung, Nam thực hiện việc kiểm định đối với chuẩn đo lường, những phương tiện đó có yêu cầu kỹ thuật cao nhất. Các cơ sở kiểm định thuộc Chi cục Tiêu chuẩn, Đo lường, Chất lượng tỉnh, thành phố thực hiện việc kiểm định đối với những phương tiện thông dụng, phổ biến được sử dụng với số lượng lớn gắn với đời sống nhân dân.

Cơ sở pháp lý là các văn bản: Pháp lệnh đo lường số 16/1999/PL - UBTVQH 10, nghị định của Chính phủ số 65/2001/NĐ - CP Ban hành hệ thống đơn vị đo lường hợp pháp của Việt Nam, các thông tư hướng dẫn các vấn đề cụ thể về quy chế và quy trình kiểm định phương tiện đo, duyệt mẫu, công nhận khả năng và uỷ quyền kiểm định...

2. Thiết bị đo lường điện

Là thiết bị đo lường bằng điện để gia công các thông tin đo lường, tức là tín hiệu điện có quan hệ hàm với các đại lượng vật lý cần đo. Dựa vào cách biến đổi tín hiệu và chỉ thị người ta phân dụng cụ đo điện thành 2 loại là:

* Dụng cụ đo tương tự: là dụng cụ đo mà giá trị của kết quả đo thu được là một hàm liên tục của quá trình thay đổi đại lượng đo. Dụng cụ đo chỉ thị kim và dụng cụ đo kiểu tự ghi (có thể ghi trên giấy, màn hình, băng đĩa từ ...) là hai loại dụng cụ đo tương tự.

* Dụng cụ đo số: là dụng cụ đo mà kết quả đo được thể hiện bằng con số

3. Chuyển đổi đo lường

Chương 1. Khái niệm cơ bản trong KTĐL

Là loại thiết bị để gia công tín hiệu thông tin đo lường để tiện cho việc biến đổi, đo, gia công và lưu giữ kết quả

Có hai loại chuyển đổi đo lường là:

- * Chuyển đổi từ đại lượng không điện thành đại lượng điện
- * Chuyển đổi từ đại lượng điện thành đại lượng điện khác

4. Hệ thống thông tin đo lường

Là tổ hợp các thiết bị đo và những thiết bị phụ trợ để tự động thu thập kết quả từ nhiều nguồn khác nhau, truyền thông tin đo lường ... để phục vụ việc đo và điều khiển. Có thể phân thành nhiều nhóm như sau:

- * Hệ thống đo lường: đo và ghi lại kết quả đo
- * Hệ thống kiểm tra tự động: kiểm tra đại lượng đo
- * Hệ thống chẩn đoán kỹ thuật
- * Hệ thống nhận dạng: kết hợp giữa việc đo và kiểm tra để phân loại
- * Tổ hợp đo lường tính toán

V. ĐỊNH GIÁ SAI SỐ TRONG ĐO LƯỜNG

1. Nguyên nhân và phân loại sai số

a. Nguyên nhân gây sai số

Đo lường là một phương pháp vật lý thực nghiệm nhằm mục đích thu được những tin tức về đặc tính số lượng của một quá trình cần nghiên cứu. Nó được thực hiện bằng cách so sánh một đại lượng cần đo với đại lượng đo tiêu chuẩn. Kết quả đo có thể biểu thị bằng số hay biểu đồ. Tuy nhiên, kết quả đo được chỉ là một trị số gần đúng, nghĩa là phép đo có sai số. Vấn đề là cần đánh giá được độ chính xác của phép đo. Khi tính toán sai số cần tính tới trường hợp các sai số kết hợp với nhau theo hướng bất lợi nhất với các nguyên nhân:

* Nguyên nhân chủ quan: do lựa chọn phương pháp đo và dụng cụ đo không hợp lý, trình độ của người sử dụng thiết bị đo không tốt, thao tác không thành thạo ...

* Nguyên nhân khách quan: do dụng cụ đo không hoàn hảo, đại lượng đo bị can nhiễu do môi trường bên ngoài như nhiệt độ, độ ẩm, bụi bẩn, áp suất ...

b. Phân loại sai số

* Phân loại theo nguyên nhân gây ra sai số:

- + Sai số chủ quan
- + Sai số khách quan

* Phân loại theo quy luật xuất hiện sai số:

+ Sai số hệ thống là do những yếu tố thường xuyên hay các yếu tố có quy luật tác động. Nó khiến cho kết quả đo có sai số của lần đo nào cũng như nhau, nghĩa là kết quả của các lần đo đều lớn hơn hoặc nhỏ hơn giá trị thực của đại lượng đo.

Nhóm các sai số hệ thống thường do các nguyên nhân sau:

- . Do dụng cụ, máy móc đo không hoàn hảo
- . Do phương pháp đo, cách xử lý kết quả đo hoặc bỏ qua các yếu tố ảnh hưởng.

. Do khí hậu

+ Sai số ngẫu nhiên là sai số do các yếu tố bất thường, không có quy luật tác động. Do vậy, sai số hệ thống có thể xử lý được nhờ lấy lại chuẩn nhưng sai số ngẫu nhiên không thể xử lý được vì không biết quy luật tác động.

* Phân loại theo biểu thức

+ Sai số tuyệt đối là hiệu số giữa 2 trị số tuyệt đối của giá trị đo được và giá trị thực của đại lượng cần đo.

$$\Delta X^* = |a - X| \quad \text{với } a \text{ là giá trị đo được và } X \text{ là giá trị}$$

thực

vì chưa biết X nên thông thường người ta lấy $\Delta X^* = \Delta X_{\max}$ của một loạt các phép đo.

+ Sai số tương đối là tỷ số của sai số tuyệt đối và trị số thực của đại lượng đo. Sai số tương đối biểu thị đầy đủ hơn sai số tuyệt đối.

$$\delta X = \frac{\Delta X}{X} \cdot 100\% \quad \text{sai số tương đối chân thực}$$

$$\delta X = \frac{\Delta X}{a} \cdot 100\% \quad \text{sai số tương đối danh định}$$

Cấp chính xác của dụng cụ đo: là giá trị sai số cực đại mà dụng cụ đo mắc phải. Người ta quy định cấp chính xác của dụng cụ đo đúng bằng sai số tương đối quy đổi của dụng cụ đo và được nhà nước quy định cụ thể. (đôi khi người ta còn gọi đây là *sai số tương đối chiết hợp*, nó được ghi trực tiếp lên mặt dụng cụ đo).

$$\gamma_x \% = \frac{\Delta X_m}{X_m} \cdot 100\%$$

ΔX_m là sai số tuyệt đối cực đại

X_m là giá trị lớn nhất của thang đo (giới hạn cực đại của lượng trình thang đo)

3. Quy luật tiêu chuẩn phân bố sai số

Để đánh giá kết quả phép đo ta cần xét giới hạn và định lượng được sai số ngẫu nhiên. Nếu ta xét kết quả của các lần đo riêng biệt, sau khi loại bỏ sai số hệ thống thì nó hoàn toàn mang tính ngẫu nhiên. Muốn đánh giá sai số ngẫu nhiên ta phải tìm được quy luật phân bố sai số ngẫu nhiên thông qua lý thuyết xác suất thống kê. Để loại bỏ sai số hệ thống thì các lần đo phải tiến hành với cùng một độ chính xác như nhau (cùng một máy đo, cùng một điều kiện đo, cùng một phương pháp đo ...).

Hàm phân bố tiêu chuẩn sai số

Giả sử đo đại lượng X n lần với các sai số lần lượt là x_1, x_2, \dots, x_n

Sắp xếp các sai số theo độ lớn thành từng nhóm riêng biệt $n_1, n_2 \dots n_m$

ví dụ: có n_1 sai số nằm trong khoảng $0 - 0,01$

có n_2 sai số nằm trong khoảng $0,01 - 0,02$

có n_3 sai số nằm trong khoảng $0,02 - 0,03$

....

Lập tỉ số:

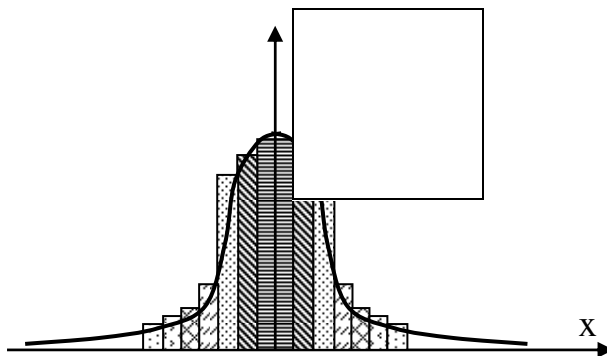
$$v_1 = \frac{n_1}{n}$$

$$v_2 = \frac{n_2}{n}$$

....

gọi là tần suất các lần đo có sai số ngẫu nhiên nằm trong khoảng tương ứng.

Biểu đồ phân bố tần suất như hình bên



Diện tích các hình chữ nhật biểu thị xác suất xuất hiện các sai số ngẫu nhiên ở những khoảng tương ứng trên trục hoành.

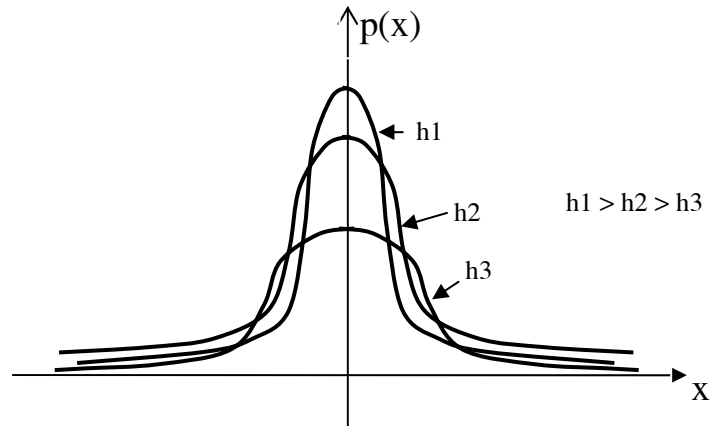
Khi thực hiện phép đo nhiều lần, n tiến tới vô cùng, theo quy luật tiêu chuẩn của lý thuyết xác suất biểu đồ trên sẽ tiến đến một đường cong trung bình $p(x)$ gọi là hàm phân bố tiêu chuẩn sai số.

$$p(x) = \lim_{n \rightarrow \infty} v(x)$$

Hàm $p(x)$ còn được gọi là hàm Gausse với công thức sau:

$$p(x) = \frac{h}{\sqrt{\pi}} \cdot e^{-h^2 x^2}$$

với h là tham số về độ chính xác



Nhận xét:

+ Hàm phân bố tiêu chuẩn sai số có dạng hình chuông đối xứng qua trục tung, h càng lớn đường cong càng cao và càng hẹp, tức là độ chính xác càng cao.

+ Xác suất xuất hiện các sai số có giá trị bé lớn hơn xác suất xuất hiện các sai số có giá trị lớn

+ Xác suất xuất hiện không phụ thuộc vào dấu, tức là các sai số có giá trị tuyệt đối như nhau sẽ có xác suất xuất hiện như nhau.

+ Khi biết $p(x)$ thì có thể xác định được xác suất xuất hiện sai số trong một khoảng bất kỳ như sau:

$$p(x1 \leq x \leq x2) = \int_{x1}^{x2} p(x) dx = \frac{h}{\sqrt{\pi}} \int_{x1}^{x2} e^{-h^2 x^2} dx$$

(đây chính là diện tích giới hạn bởi đường cong $p(x)$ và 2 đường $x1, x2$)

$$p(|x| \leq x1) = 2 \int_0^{x1} p(x) dx = \frac{2h}{\sqrt{\pi}} \int_0^{x1} e^{-h^2 x^2} dx$$

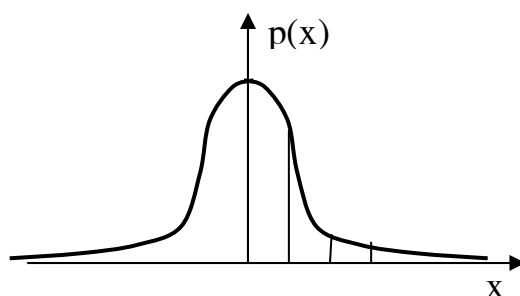
$$p(|x| \geq x1) = 1 - p(|x| \leq x1)$$

4. Sai số trung bình bình phương và sai số trung bình

a. Sai số trung bình bình phương σ

$$\sigma = \sqrt{\frac{\sum_{i=1}^n x_i^2}{n}} \quad \text{với } x_i \text{ là sai số của phép đo thứ } i$$

$$\text{khi đó } p(x) = \frac{1}{\sqrt{2\pi}\sigma} \cdot e^{-\frac{x^2}{2\sigma^2}}$$



h biểu thị độ cao của đồ thị còn σ biểu thị độ rộng của đồ thị

$$p(-\sigma, \sigma) \approx 68,3\%$$

$$p(-2\sigma, 2\sigma) \approx 95\%$$

$$p(-3\sigma, 3\sigma) \approx 99,7\%$$

b. Sai số trung bình d

d là trị số trung bình cộng của tất cả các trị số tuyệt đối của các sai số của

phép đo.

$$d = \frac{\sum_{i=1}^n |x_i|}{n} = \frac{1}{h\sqrt{\pi}} = \sqrt{\frac{2}{\pi}}\sigma$$

5. Sự kết hợp của các sai số

Ở những phép đo có sử dụng nhiều dụng cụ đo hay nhiều phép đo thì các sai số hệ thống có xu hướng tích tụ lại, khi đó sai số của toàn bộ hệ thống thường lớn hơn bất kỳ sai số của phép đo đơn lẻ nào. Khi tính toán cần giả định rằng sai số kết hợp với nhau theo hướng bất lợi nhất.

a. Sai số của tổng các đại lượng

$$E = (V_1 \pm \Delta V_1) + (V_2 \pm \Delta V_2)$$

$$= (V_1 + V_2) \pm (\Delta V_1 + \Delta V_2)$$

b. Sai số của hiệu các đại lượng

$$E = (V_1 \pm \Delta V_1) - (V_2 \pm \Delta V_2)$$

$$= (V_1 - V_2) \pm (\Delta V_1 + \Delta V_2)$$

ví dụ:

$$E1 = 100V \pm 2V = 100V \pm 2\%$$

$$E2 = 80V \pm 4V = 80V \pm 5\%$$

$$E1 + E2 = 180V \pm 6V = 180V \pm 3,3\%$$

$$E1 - E2 = 20V \pm 6V = 20V \pm 30\%$$

từ đó ta thấy sai số % trong hiệu của các đại lượng rất lớn nên **cần tránh các phép đo có bao hàm phép hiệu của các đại lượng.**

c. Tích của hai đại lượng

$$\begin{aligned} E &= (V_1 \pm \Delta V_1)(V_2 \pm \Delta V_2) \\ &= V_1.V_2 \pm V_1.\Delta V_2 \pm V_2.\Delta V_1 \pm \Delta V_1.\Delta V_2 \\ &\approx V_1.V_2 \pm (V_1.\Delta V_2 + V_2.\Delta V_1) \\ \delta E &= \pm \left(\frac{V_1.\Delta V_2 + V_2.\Delta V_1}{V_1 V_2} \right).100\% = \left(\pm \frac{\Delta V_1}{V_1} \pm \frac{\Delta V_2}{V_2} \right).100\% \end{aligned}$$

Nhận xét: sai số tương đối của tích hai đại lượng bằng tổng sai số tương đối của từng thành phần.

Trường hợp riêng, khi nâng lên lũy thừa

$$\delta(E^\alpha) = \alpha.\delta E$$

d. Thương của hai đại lượng

$$\begin{aligned} E &= \frac{V_1 \pm \Delta V_1}{V_2 \pm \Delta V_2} \approx \frac{V_1}{V_2} \\ \delta E &= \pm(\delta V_1 + \delta V_2) \end{aligned}$$

Ví dụ minh họa:

1. Một điện trở có giá trị trong khoảng 1,14kΩ – 1,26kΩ

Tính sai số của điện trở này

Biết R = 1,2kΩ tại 25°C, tính giá trị lớn nhất tại 75°C, hệ số nhiệt là 500ppm/°C

$$\Delta R = 0,06k\Omega$$

$$\rightarrow R = 1,2 \pm 0,06 = 1,2k\Omega \pm 5\%$$

Khi nhiệt độ tăng 1°C R tăng một lượng: $\frac{1,26.10^3.500}{10^6} = 0,63\Omega$

$$\text{Vậy giá trị } R_{\max} = 1,26 + 0,63.(75-25).10^{-3} = 1,2915k\Omega$$

2. Một nguồn 12V được mắc với một điện trở 470Ω ± 10%. Điện áp của nguồn được đo bằng một vôn kế có khoảng đo 25V và độ chính xác là 3%.

Tính công suất của điện trở và sai số của phép đo

$$\text{Ta có: } P = \frac{U^2}{R}$$

Vì Vôn kế có độ chính xác là 3% với khoảng đo 25V nên sai số tuyệt đối lớn nhất gặp phải là ΔU được tính bằng:

$$\Delta U = 25V.3\% = \pm 0,75V$$

$$\rightarrow U = 12V \pm 0,75V = 12V \pm 6,25\%$$

$$\rightarrow \delta(U^2) = 2.6,25\% = 12,5\%$$

$$\rightarrow \delta\left(\frac{U^2}{R}\right) = 12,5\% + 10\% = 22,5\%$$

$$\text{Vậy: } P = \frac{12^2}{470} \pm 22,5\%$$

3. Một Vôn kế có thang đo 30V và độ chính xác 4%, ampe kế có thang đo 100mA và độ chính xác 1% được sử dụng để đo điện áp và dòng điện qua điện trở R. Kết quả đo là 25V và 90mA. Hãy tính giá trị R và Pmin và Pmax

$$\Delta U = 30V \cdot 4\% = 1,2V \Rightarrow U = 25V \pm 1,2V = 25V \pm 4,8\%$$

$$\Delta I = 100mA \cdot 1\% = 1mA \Rightarrow I = 90mA \pm 1mA = 90mA \pm 1,1\%$$

$$\rightarrow R = \frac{U}{I} = \frac{25}{0,09} \pm (4,8 + 1,1)\% = 277,78\Omega \pm 5,9\%$$

$$\rightarrow P = U \cdot I = 25 \cdot 0,09 \pm (4,8 + 1,1)\% = 2,25W \pm 5,9\% = 2,25W \pm 0,13W$$

$$\text{Vậy: } P_{\min} = 2,25 - 0,13 = 2,12W = 2,25 \cdot (1 - 0,059)$$

$$P_{\max} = 2,25 + 0,13 = 2,38W = 2,25 \cdot (1 + 0,059)$$

CHƯƠNG 2:

CẤU TRÚC VÀ CÁC PHẦN TỬ CHỨC NĂNG CỦA THIẾT BỊ ĐO

I. CẤU TRÚC CƠ BẢN CỦA THIẾT BỊ ĐO

1. Sơ đồ khối của thiết bị đo



+ CĐSC - Chuyển đổi sơ cấp: làm nhiệm vụ biến đổi các đại lượng đo thành tín hiệu điện. Đây là khâu quan trọng nhất của thiết bị đo.

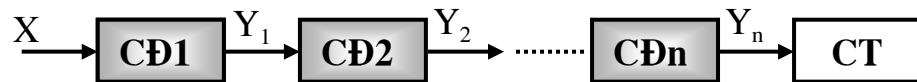
+ MĐ - Mạch đo: là khâu gia công tính toán sau CĐSC, nó làm nhiệm vụ tính toán và thực hiện phép tính trên sơ đồ mạch. Đó có thể là mạch điện tử thông thường hoặc bộ vi xử lý để nâng cao đặc tính của dụng cụ đo

+ CT - Cơ cấu chỉ thị: là khâu cuối cùng của dụng cụ đo để hiển thị kết quả đo dưới dạng con số so với đơn vị đo. Có 3 cách hiển thị kết quả đo:

- . Chỉ thị bằng kim trên vạch chia độ
- . Chỉ thị bằng thiết bị tự ghi (màn hình, giấy từ, băng đĩa từ ...)
- . Chỉ thị bằng số

2. Sơ đồ cấu trúc của dụng cụ đo biến đổi thẳng

Dụng cụ đo sử dụng phương pháp đo biến đổi thẳng có cấu trúc như sau:



CĐ: bộ chuyển đổi

X: đại lượng cần đo

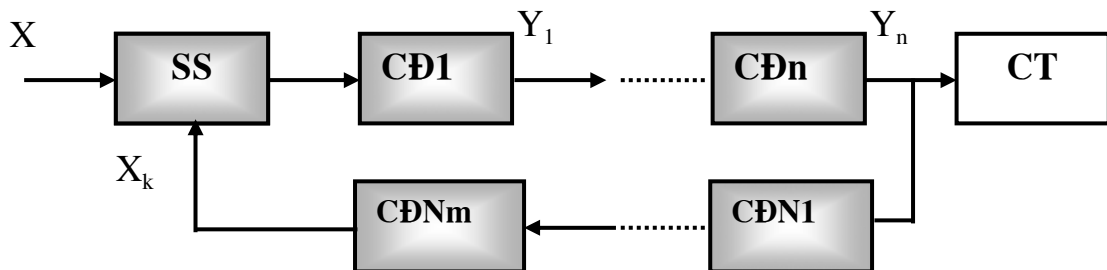
CT: cơ cấu chỉ thị

Yi: đại lượng trung gian (cho tiện quan sát và chỉ thị)

chỉ thị)

3. Sơ đồ cấu trúc của dụng cụ đo kiểu so sánh

Dụng cụ đo theo phương pháp so sánh có sơ đồ cấu trúc như sau:



CĐ: bộ chuyển đổi

CT: cơ cấu chỉ thị

$\Delta X = X - X_k$

CĐN: bộ chuyển đổi ngược

SS: bộ so sánh

Chú ý:

+ Nếu quá trình hồi tiếp được đưa về bộ so sánh liên tục tới khi $\Delta X = 0$ thì dụng cụ đo gọi là dụng cụ đo so sánh cân bằng.

+ Nếu quá trình hồi tiếp đưa X_k về so sánh và cho $\Delta X \neq 0$ thì dụng cụ đo gọi là dụng cụ đo so sánh không cân bằng.

II. CÁC CƠ CẤU CHỈ THỊ

Đây là khâu hiển thị kết quả đo dưới dạng con số so với đơn vị của đại lượng cần đo. Có 3 kiểu chỉ thị cơ bản là chỉ thị bằng kim chỉ (còn gọi là cơ cấu đo độ lệch hay cơ cấu cơ điện); chỉ thị kiểu tự ghi (ghi trên giấy, băng đĩa từ, màn hình ...) và chỉ thị số. Dưới đây ta sẽ xem xét những cơ cấu điển hình nhất cho mỗi kiểu chỉ thị trên.

1. Cơ cấu chỉ thị cơ điện

Với loại chỉ thị cơ điện, tín hiệu vào là dòng điện hoặc điện áp, còn tín hiệu ra là góc quay của phần động (có gắn kim chỉ). Những dụng cụ này là loại dụng cụ đo biến đổi thẳng. Đại lượng cần đo như dòng điện, điện áp, điện trở, tần số hay góc pha ... được biến đổi thành góc quay của phần động, nghĩa là biến đổi năng lượng điện từ thành năng lượng cơ học:

$$\alpha = F(X) \text{ với } X \text{ là đại lượng điện, } \alpha \text{ là góc quay (hay góc lệch)}$$

Nguyên tắc làm việc của các chỉ thị cơ điện:

Chỉ thị cơ điện bao giờ cũng gồm hai phần cơ bản là phần tĩnh và phần động. Khi cho dòng điện vào cơ cấu, do tác động của từ trường giữa phần động và phần tĩnh mà một mômen quay xuất hiện làm quay phần động. Mômen quay này có độ lớn tỉ lệ với độ lớn dòng điện đưa vào cơ cấu:

$$Mq = \frac{dWe}{d\alpha} \text{ với } We \text{ là năng lượng từ trường và } \alpha \text{ là góc quay của phần động}$$

Nếu gắn một lò xo cản (hoặc một cơ cấu cản) với trục quay của phần động thì khi phần động quay lò xo sẽ bị xoắn lại và sinh ra một mômen cản, mômen này tỉ lệ với góc lệch α và được biểu diễn qua biểu thức:

$M_c = D \cdot \alpha$ với D là hệ số mômen cản riêng của lò xo, nó phụ thuộc vào vật liệu, hình dáng và kích thước của lò xo.

Chiều tác động lên phần động của hai mômen kể trên ngược chiều nhau nên khi mômen cản bằng mômen quay phần động sẽ dừng lại ở vị trí cân bằng. Khi đó:

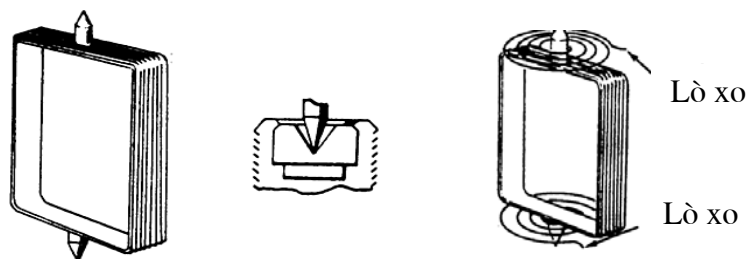
$$M_c = Mq \quad \Rightarrow \quad \frac{dWe}{d\alpha} = D \cdot \alpha \quad \Rightarrow \quad \alpha = \frac{1}{D} \cdot \frac{dWe}{d\alpha}$$

Phương trình trên được gọi là phương trình đặc tính của thang đo, từ phương trình này ta biết được đặc tính của thang đo và tính chất của cơ cấu chỉ thị.

Những bộ phận chính của cơ cấu chỉ thị cơ điện

+ Trục và trụ: là bộ phận đảm bảo cho phần động quay trên trục như khung dây, kim chỉ, lò xo cân ... Trục thường được làm bằng loại thép cứng pha irini hạc osimi, còn trụ đỡ làm bằng đá cứng.

+ Lò xo phản kháng hay lò xo cân là chi tiết thực hiện nhiệm vụ là tạo ra

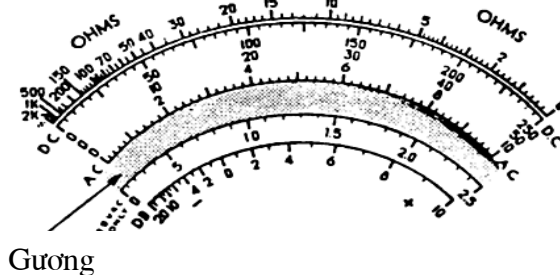
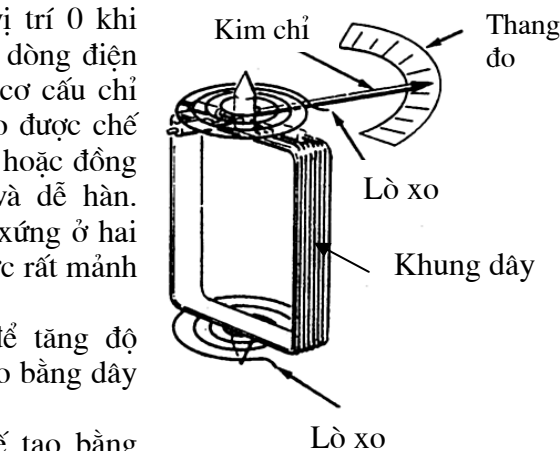


momen cản, đưa kim chỉ thị về vị trí 0 khi chưa đại lượng cần đo vào và dẫn dòng điện vào khung dây (trong trường hợp cơ cấu chỉ thị từ điện hoặc điện động). Lò xo được chế tạo dạng xoắn ốc bằng đồng berili hoặc đồng phốt pho để có độ đàn hồi tốt và dễ hàn. Thông thường sẽ có hai lò xo đối xứng ở hai đầu khung dây, chúng có kích thước rất mảnh nên rất dễ hỏng.

+ Dây căng và dây treo: để tăng độ nhạy cho chỉ thị người ta thay lò xo bằng dây căng hoặc dây treo.

+ Kim chỉ thường được chế tạo bằng nhôm, hợp kim nhôm và có thể là cả bằng thủy tinh với nhiều hình dáng khác nhau. Hình dáng của kim chỉ phụ thuộc vào cấp chính xác của dụng cụ đo và vị trí đặt dụng cụ để quan sát. Kim chỉ được gắn vào trục như hình bên.

+ Thang đo là bộ phận để khắc độ các giá trị của đại lượng cần đo. Có nhiều loại thang đo tùy vào độ chính xác của chỉ thị cũng như bản chất của cơ cấu chỉ thị.. Thang đo thường được chế tạo từ nhôm lá, đôi khi còn có cả gương phản chiếu phía dưới thang đo.



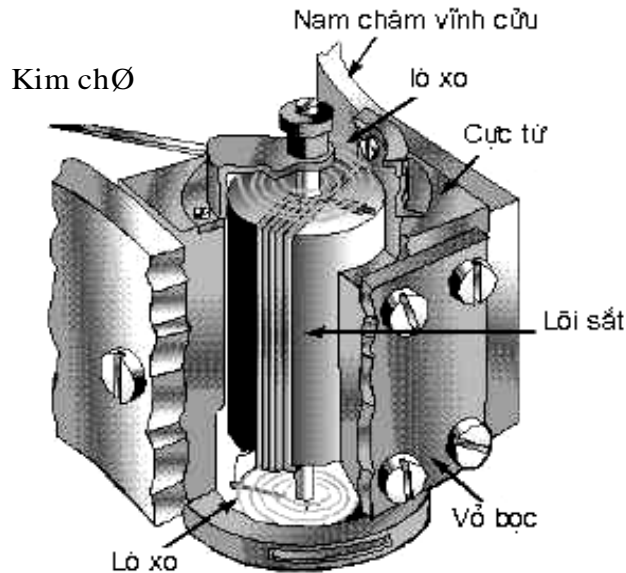
+ Bộ phận cản dịu là bộ phận để giảm quá trình dao động của phần động và xác định vị trí cân bằng. Quá trình này còn gọi là quá trình làm dịu. Có hai loại cản dịu là cản dịu không khí và cản dịu cảm ứng từ. Cản dịu không khí đơn giản nhất là làm hộp kín có nắp đậy bên trong có cánh cản dịu (xem hình bên). Cản dịu cảm ứng từ có thể thực hiện nhờ lợi dụng chính dòng xoáy (dòng Fuco) xuất hiện trong phần động khi phần động quay. Ngoài ra để tránh ảnh hưởng của các tác động từ bên ngoài, toàn bộ cơ cấu có thể được đặt trong một màn chắn từ.

a. Cơ cấu chỉ thị từ điện sử dụng nam châm vĩnh cửu (TĐNCVC)

Dụng cụ đo từ điện còn gọi là dụng cụ đo kiểu D'Arsonval với cấu tạo bao gồm:

Phần tĩnh: Nam châm vĩnh cửu (nam châm hình móng ngựa), lõi sắt, cực từ (bằng sắt non). Giữa cực từ và lõi sắt có khe hở không khí rất hẹp.

Phần động: Khung dây được quấn bằng dây đồng. Khung dây gắn trên trục, nó quay trong khe hở không khí.



Ngoài ra còn một số bộ phận khác như: trục, trụ, 2 lò xo cản ở hai đầu trục, kim chỉ ...

Nguyên tắc hoạt động:

Khi có dòng điện chạy trong khung dây, dưới tác động của từ trường nam châm vĩnh cửu khung dây sẽ bị lệch khỏi vị trí cân bằng ban đầu một góc α . Momen quay do từ trường của nam châm tương tác với từ trường của khung dây tạo ra được tính bằng:

$$Mq = \frac{dWe}{d\alpha}$$

với We là năng lượng điện từ tỉ lệ với độ lớn của từ thông trong

khe hở không khí và độ lớn của dòng điện chạy trong khung dây.

$$We = \Phi.I = B.S.W.\alpha.I$$

với B là độ từ cảm của nam châm

S là diện tích của khung dây

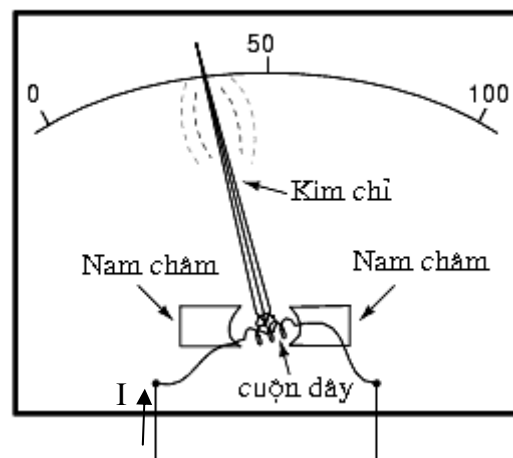
W là số vòng dây của khung dây

$$\Rightarrow Mq = \frac{d(B.S.W.\alpha.I)}{d\alpha} = B.S.W.I$$

mà ta có : $Mc = D.\alpha$

$$\Rightarrow Mc = Mq \Leftrightarrow D.\alpha = B.S.W.I$$

$$\Rightarrow \alpha = \frac{1}{D} B.S.W.I = K.I$$



Chương 2. Cấu trúc và các phần tử chức năng

Từ phương trình đặc tính của thang đo ta thấy cơ cấu chỉ thị từ điện có thang đo đều vì góc lệch tỉ lệ với dòng cần đo theo một hằng số K.

Dụng cụ đo kiểu từ điện thường có cơ cấu chỉnh zero để đưa kim chỉ về vị trí 0 trước khi tiến hành phép đo. Thực chất là điều chỉnh vị trí cuộn dây và kim chỉ khi không có dòng điện vào. Việc làm nhụt được thực hiện nhờ lợi dụng sự xuất hiện dòng cảm ứng Fuco khi khung dây quay. Từ trường do dòng này tạo ra sẽ hạn chế sự dao động của kim chỉ để nó nhanh chóng đạt vị trí cân bằng, khi khung dây dừng dòng Fuco sẽ mất và như thế cũng không còn lực làm nhụt. Muốn vậy người ta thường tạo khung dây bằng cách quấn dây đồng trên một khung bằng nhôm, một vật liệu dẫn điện rất tốt nhưng lại không có đặc tính từ.

Dòng cần đo đưa vào cơ cấu chỉ được phép theo một chiều nhất định, nếu đưa dòng vào theo chiều ngược lại kim chỉ sẽ bị giật ngược trở lại và có thể gây hỏng cơ cấu. Vì vậy, phải đánh dấu + (dây màu đỏ) và - (dây màu xanh) cho các que đo. Tính chất này được gọi là tính phân cực của cơ cấu chỉ thị, nghĩa là chiều quay của kim chỉ thị phụ thuộc vào chiều dòng điện nên các đại lượng xoay chiều (tần số từ 20Hz – 100KHz) muốn chỉ thị bằng cơ cấu từ điện phải chuyển thành đại lượng một chiều và đưa vào cơ cấu theo một chiều nhất định

Cơ cấu chỉ thị từ điện có độ nhạy khá cao, thang đo đều nên được ứng dụng để chế tạo Vônmet, Ampemet, Ohmmet nhiều thang đo với dải đo rộng.

b. Cơ cấu chỉ thị điện từ

Dụng cụ đo điện từ hoạt động dựa trên nguyên tắc khi hai chi tiết bằng sắt kề nhau bị từ hoá bởi dòng điện chạy qua một cuộn dây thì xuất hiện một lực đẩy giữa các cực cùng cực tính (N hoặc S).

Cấu tạo của một cơ cấu chỉ thị điện từ được cho ở hình dưới đây (bên trái là hình chiếu đứng, bên phải là hình chiếu xiên)

Phần tĩnh: Cuộn dây bên trong có khe hở không khí, một lá thép cố định nằm trong lòng cuộn dây, gọi là lá tĩnh.

Phần động: lá thép có khả năng di chuyển tương đối với lá tĩnh trong khe hở không khí, gọi là lá động.

Dòng điện chạy qua cuộn dây bao quanh phần động sẽ từ hoá các lá thép với cùng một cực do đó chúng đẩy nhau. Lực đẩy tổng hợp sẽ làm cho lá động dịch xa khỏi lá tĩnh, đây chính là lực làm lệch. Kim chỉ gắn với trục quay khi đó sẽ bị lệch một góc tương ứng.

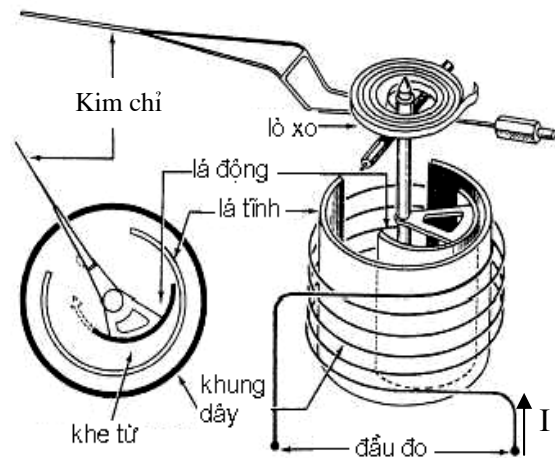
Lò xo dây quấn tạo ra momen cản hay lực điều khiển để dừng kim chỉ.

Momen quay do từ trường của nam châm điện tạo ra được tính bằng:

$$Mq = \frac{dWe}{d\alpha}$$

$$We = \frac{1}{2} L.I^2$$

$$\Rightarrow Mq = \frac{1}{2} I^2 \frac{dL}{d\alpha}$$



với L là điện cảm của cuộn dây

Momen cản xoắn lò xo tạo ra nên $M_c = D \cdot \alpha$

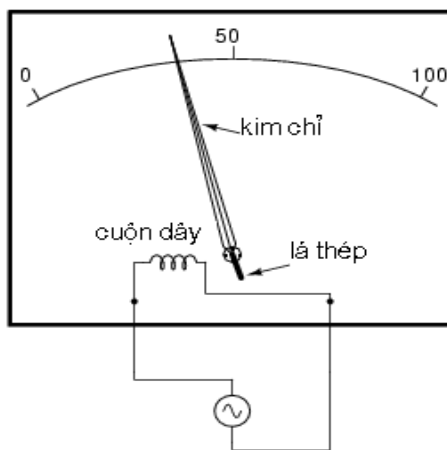
Khi kim chỉ dừng ở vị trí cân bằng, nghĩa là khi

$$M_c = M_q$$

$$\Rightarrow D \cdot \alpha = \frac{1}{2} I^2 \frac{dL}{d\alpha}$$

$$\Rightarrow \alpha = \frac{1}{2 \cdot D} I^2 \frac{dL}{d\alpha}$$

Vậy, độ lệch α không phụ thuộc vào chiều của I , thang đo không đều vì tỉ lệ với I^2 .



Cơ cấu chỉ thị điện từ không cần phân biệt cực tính cho dây đo, có thể được dùng để chế tạo dụng cụ đo dòng một chiều và dòng xoay chiều như Vônmet, Ampemet tần số công nghiệp nhưng độ chính xác thấp và có tiêu thụ điện năng.

c. Cơ cấu chỉ thị điện động

Cấu tạo:

Cuộn dây tĩnh hay còn gọi là cuộn kích thích được chia làm 2 phần nối tiếp nhau (quấn theo cùng chiều) để tạo thành nam châm điện khi có dòng chạy qua.

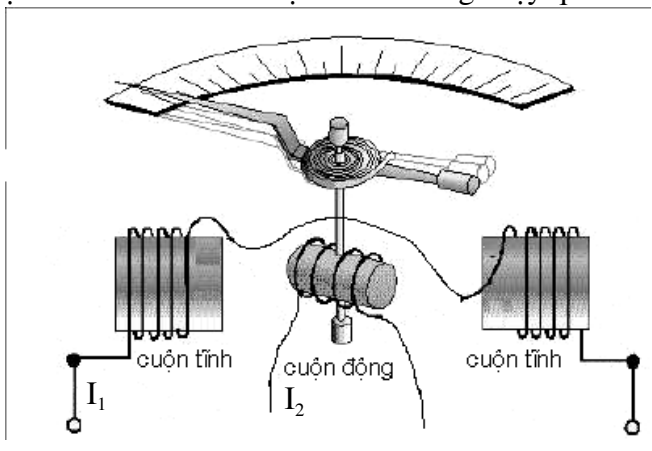
Cuộn dây động quay trong từ trường được tạo ra bởi cuộn tĩnh.

Các cuộn dây có lõi làm bằng vật liệu có độ từ thẩm cao để tạo ra từ trường mạnh. Thông thường chúng sẽ được bọc kín bằng màn chắn từ để tránh ảnh hưởng của từ trường bên ngoài.

Kim chỉ thị được gắn trên trục quay của phần động.

Lò xo tạo momen cản và các chi tiết phụ trợ khác.

Hoạt động:



Chương 2. Cấu trúc và các phần tử chức năng

Khi cho dòng điện vào các cuộn dây thì từ trường của 2 cuộn dây tương tác với nhau khiến cho cuộn động di chuyển và kim bị lệch đi khỏi vị trí zero. Các lò xo xoắn tạo ra lực điều khiển và đóng vai trò dẫn dòng vào cuộn động.

Việc tạo ra sự cân bằng của hệ thống động (điều chỉnh zero) được thực hiện nhờ điều chỉnh vị trí lò xo.

Dụng cụ đo kiểu điện động thường làm nhụt bằng không khí vì nó không thể làm nhụt bằng dòng xoáy như dụng cụ đo kiểu từ điện.

Do không có lõi sắt trong dụng cụ điện động nên môi trường dẫn từ hoàn toàn là không khí do đó cảm ứng từ nhỏ hơn rất nhiều so với ở dụng cụ từ điện. Điều này đồng nghĩa với việc để tạo ra momen quay đủ lớn để quay phần động thì dòng điện chạy trong cuộn động cũng phải khá lớn. Như vậy, độ nhạy của dụng cụ đo điện động nhỏ hơn rất nhiều so với dụng cụ đo từ điện.

Momen quay do 2 từ trường tương tác nhau được tính bằng:

$$Mq = \frac{dWe}{d\alpha} \quad \text{với } We = \frac{1}{2} I_1^2 \cdot L_1 + \frac{1}{2} I_2^2 \cdot L_2 + I_1 \cdot I_2 \cdot M_{12}$$

vì các cuộn dây có hệ số tự cảm L riêng không phụ thuộc vào góc lệch trong quá trình hoạt động (tức là $\frac{dL}{d\alpha} = 0$) nên: $\Rightarrow Mq = I_1 \cdot I_2 \cdot \frac{dM_{12}}{d\alpha}$

Vậy độ lệch của kim chỉ thị được tính theo biểu thức:

$$\alpha = \frac{1}{D} \cdot I_1 \cdot I_2 \cdot \frac{dM_{12}}{d\alpha}$$

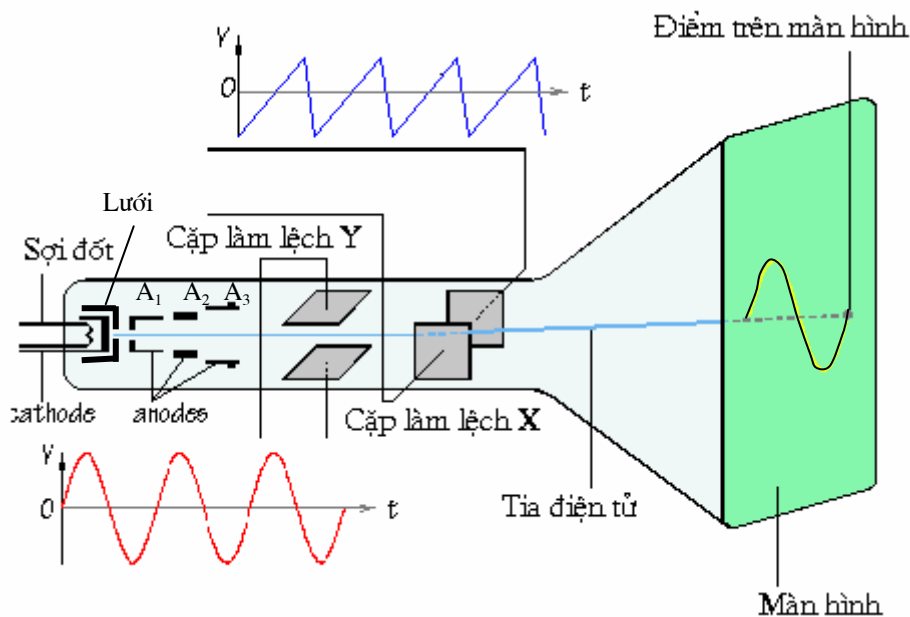
Nếu mắc các cuộn dây nối tiếp nhau, nghĩa là $I_1 = I_2 \Rightarrow \alpha = C \cdot I^2$ với C là hằng số. Trong trường hợp này cần chú ý rằng để có lực đẩy làm quay phần động thì chiều quấn dây trên phần động phải ngược với chiều quấn dây trên hai phần của cuộn kích.

Vì góc lệch không tỉ lệ tuyến tính với dòng cần đo nên thang đo của cơ cấu điện động là thang đo không đều.

Cơ cấu điện động có thể được sử dụng để đo dòng xoay chiều và một chiều. Tuy nhiên nó có độ nhạy kém và tiêu thụ công suất khá lớn.

2. Cơ cấu chỉ thị tự ghi

Trong kỹ thuật đo lường vô tuyến điện các thiết bị chỉ thị tự ghi chủ yếu là máy hiện sóng với phần chỉ thị là ống phóng tia điện tử – CRT (Cathode Ray Tube). Dưới đây là cấu tạo cơ bản của một CRT.



CRT là một ống chân không với các hệ thống điện cực và màn huỳnh quang, chùm electron do katot phát ra sẽ được hướng tới màn hình theo sự điều khiển từ bên ngoài và làm phát sáng lớp photpho tại điểm chúng đập vào.

Cấu tạo:

+ Phần 3 cực (triot) gồm Katot, lưới và anot

Katot làm bằng niken hình trụ đáy phẳng phủ oxit để phát ra điện tử. Một sợi đốt nằm bên trong katot có nhiệm vụ nung nóng katot để tăng cường thêm số điện tử phát xạ. Sợi đốt có điện thế khoảng 6,3V nhưng katot có điện thế xấp xỉ $-2kV$.

Lưới là một cốc Niken có lỗ ở đáy bao phủ lấy katot. Thế của lưới xấp xỉ từ $-2kV$ đến $-2,05kV$ để điều khiển dòng electron từ katot hướng tới màn hình. Khi thế của lưới thay đổi sẽ điều chỉnh lượng electron bắn ra khỏi katot, tức là làm cho điểm sáng trên màn hình có độ chói khác nhau. Vì vậy thành phần điều khiển thế của lưới còn gọi là thành phần điều khiển độ chói.

Anot gồm 3 anot A1, A2 và A3. A1 có dạng hình trụ, một đầu hở và một đầu kín có lỗ ở giữa cho electron đi qua. A1 tiếp đất nên có thế dương hơn katot, electron được gia tốc từ katot qua lưới và anot để đến màn hình. Các anot này được gọi là các điện cực điều tiêu hay thấu kính điện tử. Vì các electron cùng mang điện tích âm nên chúng có xu hướng đẩy nhau, nghĩa là chùm tia điện tử sẽ loe rộng ra và khi đập vào màn huỳnh quang sẽ tạo ra một vùng sáng, nghĩa là hình ảnh hiển thị bị nhoè. Nhờ có các điện cực điều tiêu, chùm electron sẽ bị hội tụ lại làm cho các electron hướng tới 1 điểm nhỏ trên màn hình, tức là hình ảnh hiển thị được rõ nét. A2 có thế $-2kV$ để tạo ra các đường đẳng thế làm cho electron chuyển động qua anot có tốc độ ổn định.

Phần 3 cực trên đôi khi còn được gọi là súng điện tử.

+ Hệ thống làm lệch (hay còn gọi là lái tia)

Khi các tấm làm lệch ngang và đứng được tiếp đất hoặc không nối thì chùm electron có thể đi qua chúng và đập vào tâm màn hình.

Khi đặt điện áp lên các tấm làm lệch thì các electron sẽ bị hút vào tấm có thế dương và bị đẩy ra xa khỏi tấm có thế âm. Để tác dụng của các điện áp làm lệch $+/-$ gây ra những khoảng lệch như nhau thì thế $+E/2$ phải đưa vào một tấm và thế $-E/2$ đi vào tấm còn lại (với E là thế chênh lệch giữa hai tấm).

. Điện áp cần thiết để tạo ra 1 vạch chia độ lệch ở màn hình được gọi là **hệ số làm lệch đứng** của ống, đơn vị là V/cm

. Độ lệch do 1V tạo ra trên màn hình gọi là **độ nhạy lái tia**, đơn vị là cm/V

Ngoài ra, để tránh ảnh hưởng của điện trường giữa các cặp lái tia người ta đôi khi còn sử dụng một màn chắn cách điện giữa cặp lái tia ngang và cặp lái tia đứng.

+ Màn hình của CRT được mạ một lớp Photpho ở mặt trong của ống, khi chùm electron đập vào màn hình thì các electron bên trong lớp mạ sẽ chuyển lên mức năng lượng cao và khi trở về trạng thái bình thường sẽ phát ra ánh sáng. Sự lưu sáng của photpho khá dài từ vài ms đến vài s nên mắt người mới nhìn thấy hình dạng sóng hiện. Lớp than chì có tác dụng thu hồi các electron thứ cấp vì nếu không thu hồi lại thì sự tích tụ của các electron có thể tạo ra một thế âm ở màn hình và thế âm này sẽ chống lại sự di chuyển của dòng electron tiến đến màn hình. Ngoài ra, người ta có thể sử dụng màng nhôm để thu góp electron và dẫn tới đất. Màng nhôm này còn có tác dụng tăng cường độ chói của lớp sáng do phản xạ ánh sáng về phía màn thủy tinh và tản nhiệt cho màn hình.

Đường xoắn ốc làm bằng chất có điện trở cao kết tủa trong ống thủy tinh từ chỗ tấm lái tia tới màn hình có tác dụng gia tốc cho electron sau khi làm lệch để có được độ chói cần thiết. (nếu gia tốc trước lúc làm lệch thì sẽ làm giảm khả năng điều chỉnh dòng electron của các tấm làm lệch).

Chú ý: với các máy hiện sóng nhiều kênh (nhiều tia) thì có thể thực hiện theo 2 cách như sau:

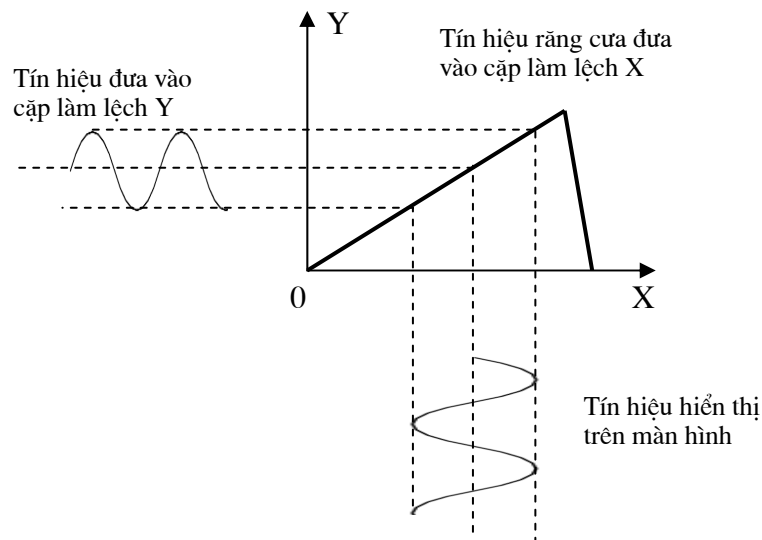
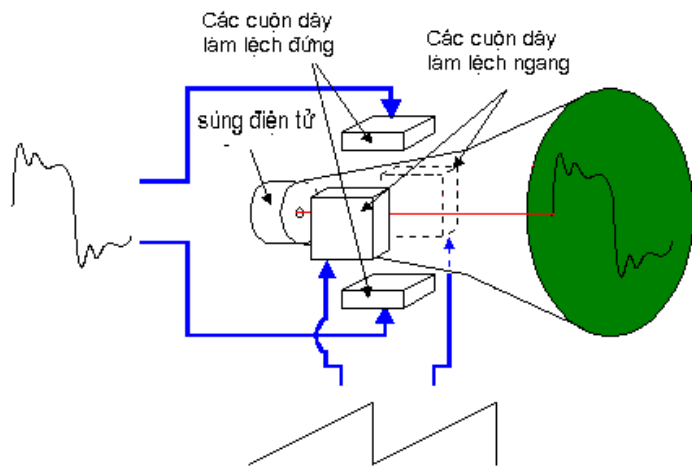
- + Sử dụng cho mỗi kênh một súng điện tử và cặp làm lệch đứng riêng nhưng cùng chung cặp làm lệch ngang
- + Sử dụng một súng điện tử, tách chùm tia điện tử thành nhiều phần trước khi cho qua các cặp làm lệch đứng (ứng với số kênh) và tất cả cùng qua một cặp làm lệch ngang.

Nguyên tắc hiện hình của CRT:

Katot phát ra electron và được các hệ thống điện cực điều khiển để có số lượng hạt, vận tốc và độ hội tụ cần thiết. Hệ thống làm lệch sẽ làm cho chùm tia điện tử di chuyển trên màn hình theo phương ngang và phương đứng để hiện dạng của tín hiệu.

Ở chế độ hiển thị dạng sóng thông thường tín hiệu cần hiển thị được đưa vào cặp làm lệch đứng còn một tín hiệu dạng răng cưa được đưa vào cặp lệch ngang (xem hình trên).

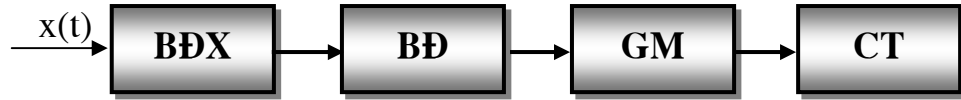
Khi đó với tần số răng cưa (còn gọi là tần số quét) phù hợp trên màn hình sẽ có một sóng đứng có dạng sóng cần hiển thị.



3. Cơ cấu chỉ thị số

Nguyên tắc chỉ thị số

Sơ đồ khối của bộ chỉ thị số
 Trong đó:



BDX: Bộ biến đổi xung có nhiệm vụ biến đổi đại lượng cần đo $x(t)$ thành các xung tương ứng, số xung N tỉ lệ với độ lớn của $x(t)$ sẽ được đưa vào bộ đếm (BD)

BD: Bộ đếm đếm số xung N theo một hệ đếm nhất định và đưa kết quả sang bộ giải mã (GM).

GM: Bộ giải mã có nhiệm vụ đổi loại mã của bộ đếm sang kiểu phù hợp với chỉ thị (CT)

CT: chỉ thị số có thể dưới dạng đèn thập phân, LED 7 vạch hay LCD

Hiển thị 7 vạch

Đèn hiển thị 7 vạch bao gồm các vạch nhỏ. Chúng có thể biểu diễn tới 16 ký tự trong đó có 10 số và 6 chữ cái như hình dưới đây:

Các mã đầu vào từ 0 -9 hiển thị các chữ số của hệ thập phân. Các mã đầu vào



từ 9-14 ứng với các ký hiệu đặc biệt như đã nêu, còn mã 15 sẽ tắt tất cả các vạch.

II. CÁC MẠCH ĐO LƯỜNG VÀ GIA CÔNG TÍN HIỆU

Mạch đo lường và gia công tín hiệu làm nhiệm vụ biến đổi, gia công tính toán, phối hợp các tín tức với nhau trong một hệ vật lý thống nhất.

Có thể coi mạch đo lường là một khâu tính toán, thực hiện các phép tính đại số trên sơ đồ mạch nhờ vào kỹ thuật điện tử theo yêu cầu của thiết bị đo.

Mạch đo có nhiều loại khác nhau với các chức năng và thông số cụ thể, dưới đây là một số mạch thông dụng nhất.

1. Mạch tỉ lệ

Đây là mạch rất thông dụng trong các mạch đo lường, có hai loại là mạch tỉ lệ về dòng và mạch tỉ lệ về áp.

a. Mạch tỉ lệ về dòng

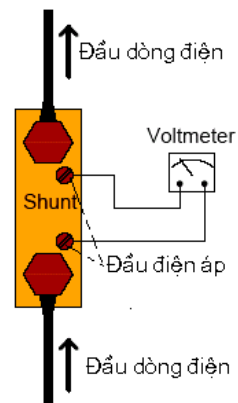
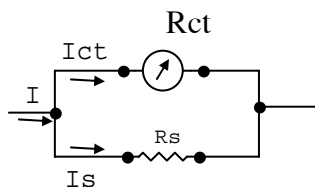
Để biến đổi dòng trong mạch một chiều người ta mắc các điện trở sun còn trong mạch xoay chiều người ta sử dụng các biến dòng điện.

* Điện trở sun là điện trở mắc song song với cơ cấu chỉ thị dùng để chia dòng một chiều.

Điện trở sun có cấu trúc đặc biệt với 4 đầu (xem hình

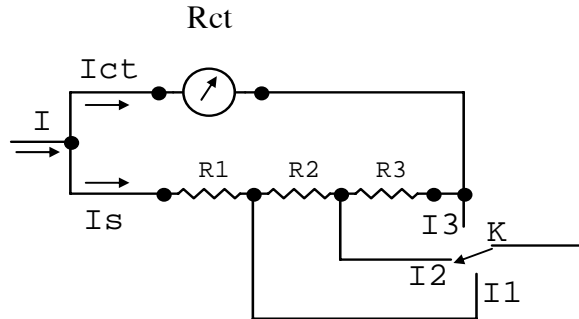
$$R_s = \frac{R_{ct}}{n-1}$$

$$n = \frac{I}{I_{ct}}$$



bên). Hai đầu dòng để đưa dòng I_s vào còn hai đầu áp sẽ lấy áp ra mắc với cơ cấu chỉ thị. Điện trở sun được chế tạo với dòng từ mA đến 10.000A và điện áp khoảng 60, 75, 100, 150 và 300mV.

Muốn dùng điện trở sun có nhiều hệ số chia dòng khác nhau người ta mắc như hình dưới đây,



khi đó:

$$R_{s1} = R1 = \frac{R_{ct} + R2 + R3}{n1 - 1}, n1 = \frac{I1}{I_{ct}}$$

$$R_{s2} = R1 + R2 = \frac{R_{ct} + R3}{n2 - 1}, n2 = \frac{I2}{I_{ct}}$$

$$R_{s3} = R1 + R2 + R3 = \frac{R_{ct}}{n3 - 1}, n3 = \frac{I3}{I_{ct}}$$

Chú ý: Dòng xoay chiều nếu muốn dùng điện trở sun để chia thì tải phải là thuần trở.

*** Biến dòng điện**

Biến dòng là một biến áp mà thứ cấp được ngắn mạch, sơ cấp nối tiếp với mạch có dòng điện chạy qua. Nếu biến dòng lý tưởng và không có tổn hao thì:

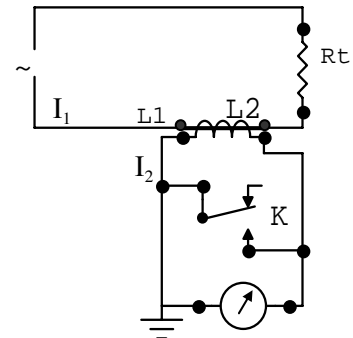
$$K_I = \frac{I_2}{I_1} = \frac{W_1}{W_2}$$

với I_1, I_2 là dòng qua cuộn sơ cấp và thứ cấp
 W_1, W_2 là số vòng dây của cuộn sơ cấp và thứ cấp . Biến dòng được sử dụng nhằm lấy được dòng nhỏ ở bên thứ cấp tỉ lệ với bên sơ cấp nên số vòng dây W_2 lớn hơn rất nhiều so với số vòng dây W_1 .

Biến dòng thường được làm bằng lõi thép silic hình chữ E, O hay Π có tiết diện dây quấn lớn hơn và số vòng nhỏ hơn biến áp động lực. Biến dòng cần có tổn hao lõi thép nhỏ và điện trở tải (R_{ct}) càng nhỏ càng tốt.

Biến dòng được chế tạo với điện áp từ 0,5 – 35kV; dòng sơ cấp định mức từ 0,1 – 25.000A; dòng thứ cấp định mức là 1A hoặc 5A; cấp chính xác là 0,05 – 0,5

Cuộn thứ cấp thường nối đất để tránh trường hợp cuộn thứ cấp hở gây ra điện áp cực lớn (hàng chục V tới hàng kV) vì biến dòng thực chất là một biến áp tăng áp.



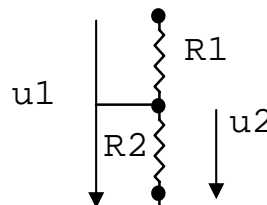
b. Mạch tỉ lệ về áp

Có hai mạch phân áp cơ bản là mạch sử dụng điện trở và mạch sử dụng tụ điện

*** Mạch phân áp điện trở**

Gọi hệ số phân áp là: $m = \frac{U1}{U2}$. Khi đó:

$$m = \frac{U1}{U2} = \frac{I(R1 + R2)}{I.R2} = 1 + \frac{R1}{R2}$$



Khi tải là những cơ cấu chỉ thị có điện trở không đổi, người ta dùng R2 là điện trở của ngay bản thân chỉ thị. R1 gọi là điện trở phụ.

$$R1 = R2.(m - 1)$$

$$\Rightarrow Rp = Rct.(m - 1)$$

Để tăng thêm độ chính xác người ta sử dụng biến trở trượt được gắn thang chia độ, trên ấy có khắc hệ số phân áp tương ứng hoặc các hệ số phân áp nhảy cấp.

Điện áp vào U1 cố định, điện áp ra U2 có thể từ 0,0001U1 đến 0,9999U1.

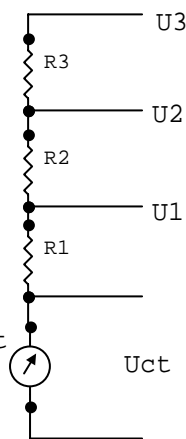
Khi muốn có nhiều hệ số chia áp khác nhau người ta có thể mắc điện trở phụ như sau:

Trong đó:

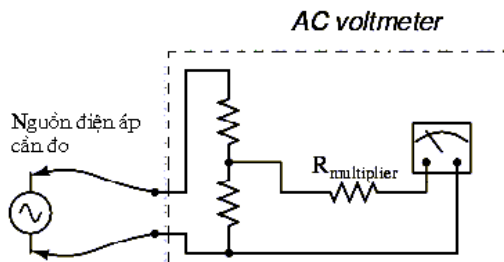
$$Rp1 = R1 = Rct(m1 - 1) \quad \text{với} \quad m1 = \frac{U1}{Uct}$$

$$Rp2 = R1 + R2 = Rct(m2 - 1) \quad \text{với} \quad m2 = \frac{U2}{Uct}$$

$$Rp3 = R1 + R2 + R3 = Rct(m3 - 1) \quad \text{với} \quad m3 = \frac{U3}{Uct}$$



Mạch phân áp điện trở thường được sử dụng trong các mạch vào của các dụng cụ đo, ví dụ như hình bên nó được sử dụng trong vôn kế xoay chiều



*** Mạch phân áp điện dung**

Mạch này được sử dụng trong mạch xoay chiều.

Hệ số phân áp:

Khi tần số ω khá lớn thì có thể tính m như sau:

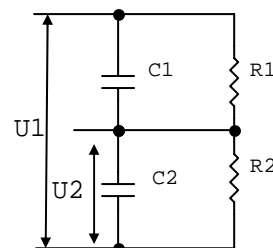
$$m = \frac{U_1}{U_2} = 1 + \frac{Z_1}{Z_2}$$

$$\text{với } Z_1 = R_1 // C_1 = \frac{1}{1/R_1 + j\omega C_1}$$

$$Z_2 = R_2 // C_2 = \frac{1}{1/R_2 + j\omega C_2}$$

$$\Rightarrow m = 1 + \frac{1/R_2 + j\omega C_2}{1/R_1 + j\omega C_1} = 1 + \frac{C_2 + \frac{1}{j\omega R_2}}{C_1 + \frac{1}{j\omega R_1}}$$

$$m = 1 + \frac{C_2}{C_1}$$



Nghĩa là chỉ phụ thuộc vào tụ điện. Do đó, mạch phân áp điện dung thường được sử dụng trong mạch có tần số cao.

ví dụ: trong Vôn kế tần số cao hoặc máy hiện sóng người ta dùng mạch phân áp điện dung như hình bên.

Để sử dụng được trong một dải tần rộng người ta mắc song song tụ điện và điện trở sao cho $R_1/R_2 = C_2/C_1$

*** Mạch phân áp điện cảm**

Có thể coi mạch như một biến áp tự ngẫu, đầu vào và đầu ra được nối với nhau cả về phần điện lẫn phần từ.

Khi đó hệ số phân áp là:

$$m = \frac{U_1}{U_2} = \frac{W_1}{W_2}$$

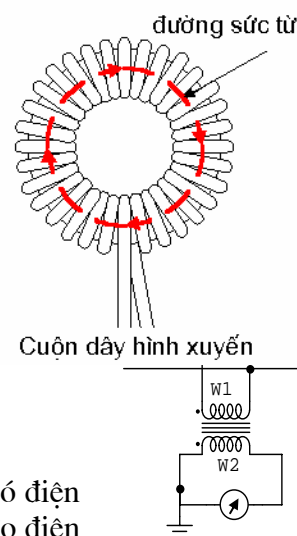
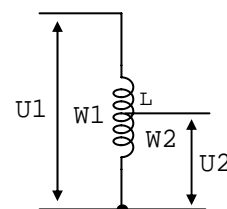
Để đảm bảo điều kiện biến áp lý tưởng lõi thép phải chế tạo kiểu mạch từ kín, từ thông móc vòng đều trên toàn cuộn phân áp, từ thông tản vừa nhỏ vừa đều. Muốn vậy lõi thép phải là hình xuyên bằng những lá thép mỏng (dày cỡ 0,03mm). Cuộn dây được quấn đồng đều và chia làm nhiều đoạn ứng với số cấp của phân áp. Mạch phân áp điện cảm sẽ có sai số nhiều khi tần số thay đổi nhưng lại có ưu điểm là khi tải đầu ra thay đổi m hầu như không đổi.

*** Mạch biến áp đo lường**

Đầu vào / ra có thể liên hệ với nhau bằng điện và từ (trong trường hợp biến áp tự ngẫu) hoặc chỉ bằng từ và cách điện với nhau.

Hệ số phân áp là:
$$m = \frac{U_1}{U_2} = \frac{W_1}{W_2}$$

Mạch biến áp này dùng để đo điện áp xoay chiều có điện áp rất cao ở cuộn sơ cấp bằng một Vôn kế có khả năng đo điện



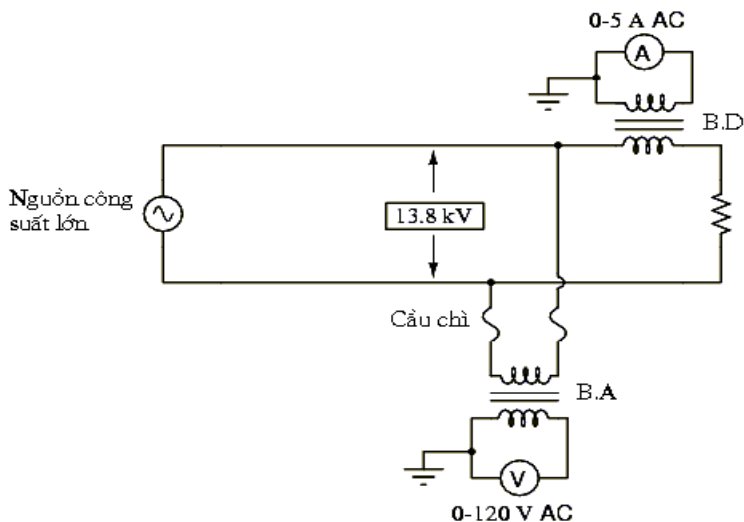
áp nhỏ hơn rất nhiều mắc ở cuộn thứ cấp. Khi đó hệ số phân áp m đã biết nên có thể tính $U_1 = m.U_2$

Vôn kế phải có điện trở rất lớn, ngoài ra, để đề phòng dòng lớn xuất hiện khi hai đầu cuộn thứ cấp bị chập người ta mắc một đầu xuống đất.

Sai số của biến áp giống của biến dòng, nó gồm sai số về modun và pha.

Cấp chính xác của biến áp là 0,05; 0,1; 0,2 và 0,5.

Dưới đây là một mạch đo nguồn xoay chiều có dòng và áp rất lớn bằng cách sử dụng biến dòng và biến áp



2. Mạch khuếch đại đo lường

Mạch khuếch đại cho tín hiệu ra có công suất lớn hơn rất nhiều so với đầu vào. ở phương tiện gia công tin tức thì $X_r = K.X_v$

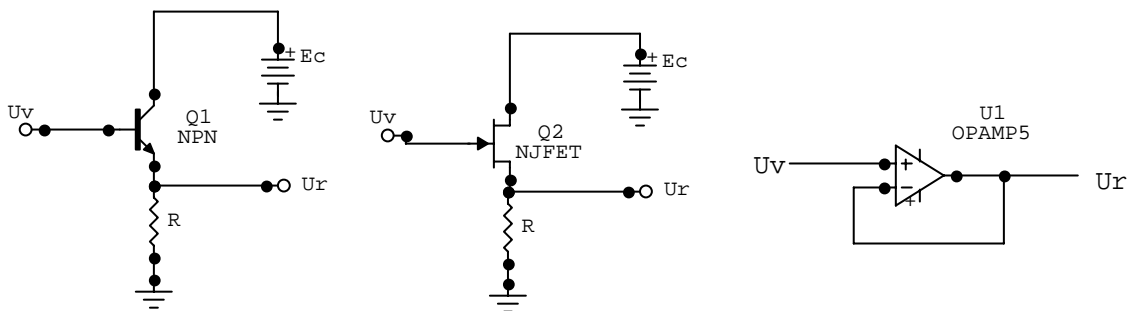
Mạch khuếch đại đo lường còn có khả năng mở rộng đặc tính tần của thiết bị đo và đặc biệt là tăng độ nhạy lên nhiều lần cũng như tăng trở kháng đầu vào của thiết bị.

Mạch khuếch đại có thể được thực hiện bởi đèn điện tử, đèn bán dẫn và vi mạch.

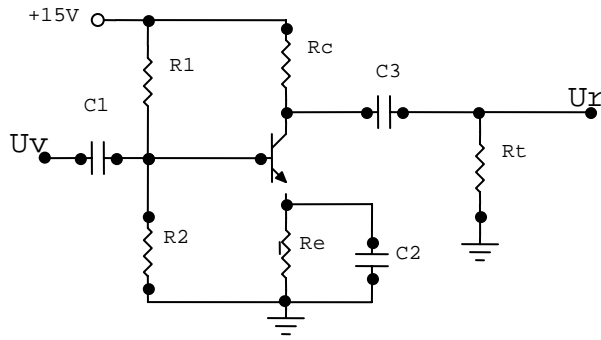
a. Mạch khuếch đại dòng (lập điện áp)

Mạch này có nhiệm vụ khuếch đại dòng điện lên giá trị lớn hơn còn điện áp có lặp lại như đầu vào hoặc suy giảm chút ít.

Ví dụ một số sơ đồ lập điện áp như hình dưới đây:



b. Mạch khuếch đại công suất

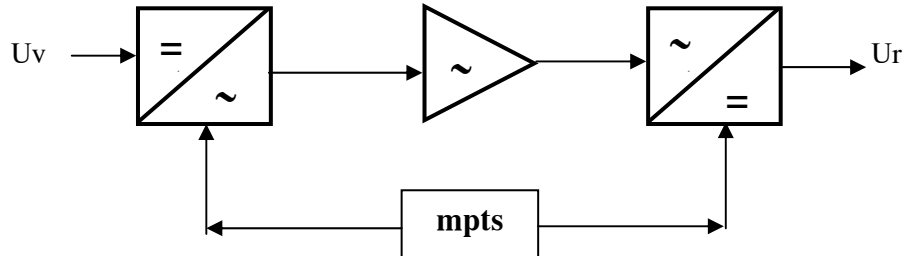


Đây là mạch kết hợp cả khuếch đại dòng và khuếch đại áp để có công suất lớn.

Ví dụ: hình bên là sơ đồ khuếch đại công suất dùng transistor mắc kiểu emito chung.

c. Mạch khuếch đại điều chế

Khi cần khuếch đại các thành phần một chiều, người ta phải sử dụng các bộ



khuếch đại vì sai nhưng hiện tượng trôi điểm lệch 0 và lệch điện áp ra là không thể tránh khỏi. Do đó, người ta thường biến đổi tín hiệu một chiều thành tín hiệu xoay chiều, sau đó khuếch đại tín hiệu xoay chiều này và cuối cùng lại biến đổi về tín hiệu một chiều. Sơ đồ khối của bộ khuếch đại điều chế như sau:

Bộ =/~ : chuyển từ tín hiệu một chiều sang tín hiệu xoay chiều tương ứng

Bộ ~/= : chuyển từ tín hiệu xoay chiều sang tín hiệu một chiều

Máy phát tần số (MP ts) có nhiệm vụ đóng mở 2 khoá điện tử ở đầu vào và ra của bộ khuếch đại

d. Mạch khuếch đại cách li

Khi cần khuếch đại một điện áp hoặc dòng điện nhưng yêu cầu phải cách li về điện người ta sử dụng các biến áp hoặc ghép quang.

3. Mạch gia công tính toán

Bao gồm các mạch cộng, trừ, nhân, chia, tích phân, vi phân, logarit ...

Thông thường các mạch này sử dụng các bộ KĐTT để làm phần tử tích cực.

(xem lại phần KĐTT)

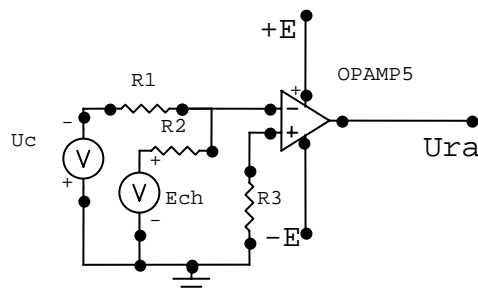
4. Mạch so sánh

Trong kỹ thuật đo lường điện tử người ta sử dụng rất nhiều những bộ so sánh để phát hiện thời điểm bằng nhau của 2 đại lượng vật lý nào đó.

Ví dụ về một số mạch so sánh thông dụng.

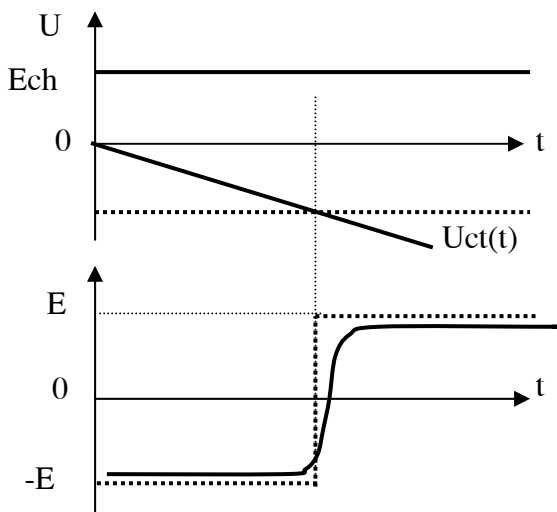
a. Mạch so sánh các tín hiệu khác dấu bằng KĐTT mắc theo một đầu vào

Sơ đồ trong hình bên có $U_c(t)$ là điện áp cần so sánh với điện áp chuẩn một chiều Ech. U_c và Ech ngược dấu nhau.



+ Khi độ lớn của U_c nhỏ hơn độ lớn của $\frac{R1}{R2} Ech$ thì Ech sẽ quyết định chế độ làm việc của bộ KĐTT. Do đó điện áp ra: $U_r \approx -E$ vì $Ech > 0$ đi vào cửa đảo và bộ KĐTT làm việc ở chế độ bão hoà

+ Khi độ lớn của U_c lớn hơn độ lớn của $\frac{R1}{R2} Ech$ thì U_c sẽ quyết định chế độ làm việc của bộ KĐTT. Khi đó điện áp ra: $U_r \approx +E$ vì $U_c(t) < 0$ đi vào cửa đảo



Biểu đồ điện áp được cho ở hình bên

Chú ý: Thực tế khi bộ KĐTT làm việc ở chế độ bão hoà giá trị điện áp ra nhỏ hơn giá trị điện áp nguồn cung cấp.

Tại thời điểm $U_c(t) = -\frac{R1}{R2} Ech$ bộ KĐTT chuyển trạng thái nhưng do các

thành phần ký sinh trong mạch nên có một độ trễ $\Delta\tau$ nhất định.

Do đó đặc tuyến thực tế có dạng đường liền như hình trên thay vì đường nét đứt là đặc tuyến lý tưởng.

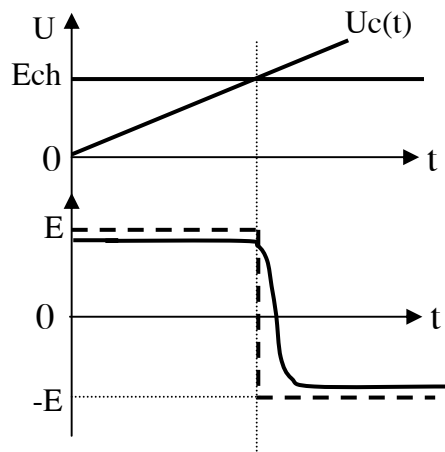
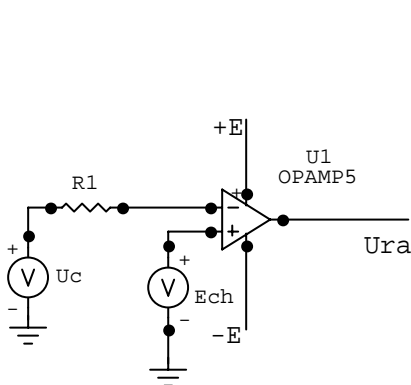
b. Mạch so sánh các tín hiệu cùng dấu bằng KĐTT mắc 2 đầu vào

Sơ đồ mạch và biểu đồ điện áp cho ở hình dưới đây:

Khi đó: + Khi $U_c(t) < Ech$ ta có: $U_{ra} = +E$

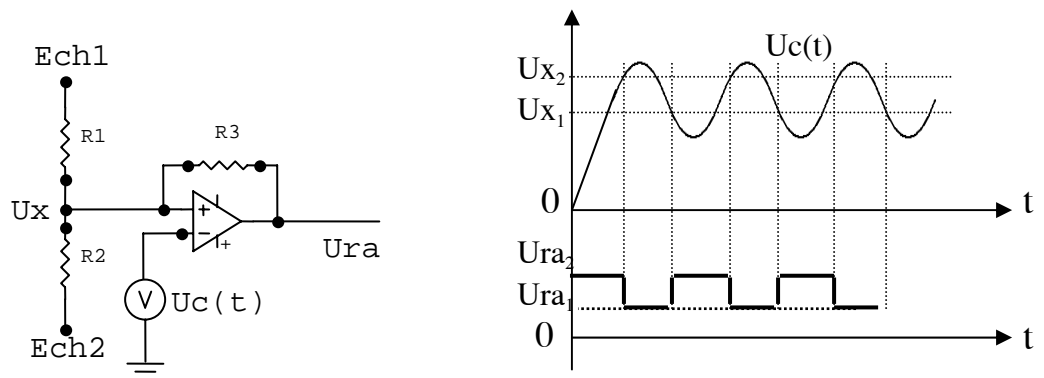
+ Khi $U_c(t) > Ech$ ta có: $U_{ra} = -E$

c. Mạch so sánh 2 mức



Chương 2. Cấu trúc và các phần tử chức năng

Mạch được sử dụng trong hệ thống kiểm tra hay điều chỉnh tự động một thông số nào đó luôn phải nằm trong khoảng giữa 2 mức cho trước ($U_{x1} < U_{x2}$).



Trong sơ đồ mạch trên, 2 mức U_x được xác định bởi 2 nguồn điện áp chuẩn Ech.

- + Khi $U_c(t) > U_{x2}$ tín hiệu ra $U_{ra} = U_{r1}$ và giá trị này được giữ nguyên tới khi $U_c(t)$ giảm xuống U_{x1}
- + Khi $U_c(t) = U_{x1}$ có sự thay đổi trạng thái của $U_{ra} = U_{r2}$ và giá trị U_{r2} được giữ tới khi $U_c(t)$ giảm xuống đỉnh âm và tăng tới U_{x2}

d. Mạch so sánh cực đại

Mạch được sử dụng để chọn giá trị cực đại trong số các giá trị đầu vào.

Giả sử có mạch như hình bên. Các đầu katot của các diode bị ghim ở một mức xác định phụ thuộc vào giá trị của U. Nếu U_c nào có giá trị vượt giá trị chuẩn cho phép thì diode tương ứng với nó sẽ thông. Tuy nhiên nếu có nhiều U_c cùng vượt giá trị chuẩn thì diode ứng với giá trị U_{cmax} sẽ thông và đầu ra sẽ là hàm của U_{cmax} đó, nghĩa là mạch đã chọn được giá trị cực đại trong số các đầu vào vượt giá trị chuẩn.

Mạch bên có giá trị $U_{ra\ max}$ ứng với $U_{cmax}(U_{c1}, U_{c2}, U_{c3})$

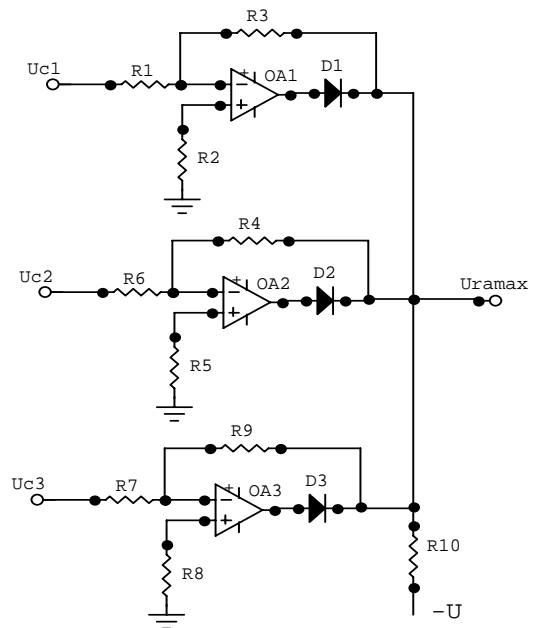
e. Mạch cầu đo

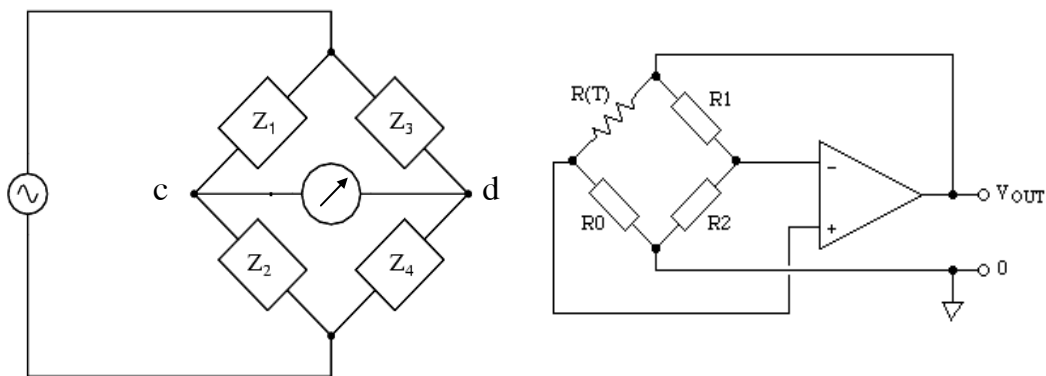
Đây là một mạch rất thông dụng để đo chính xác các giá trị của điện trở, điện cảm hay điện dung và là dụng cụ để phát hiện độ lệch áp rất nhỏ.

Tại thời điểm cầu cân bằng $U_{cd} = 0$ và giá trị trở kháng trên các nhánh phải thoả mãn điều kiện:

$$Z_1 \cdot Z_4 = Z_2 \cdot Z_3$$

Chỉ thị thường là chỉ thị lệch không, điện thế kế hoặc máy hiện sóng để phát hiện trạng thái mất cân bằng của cầu.



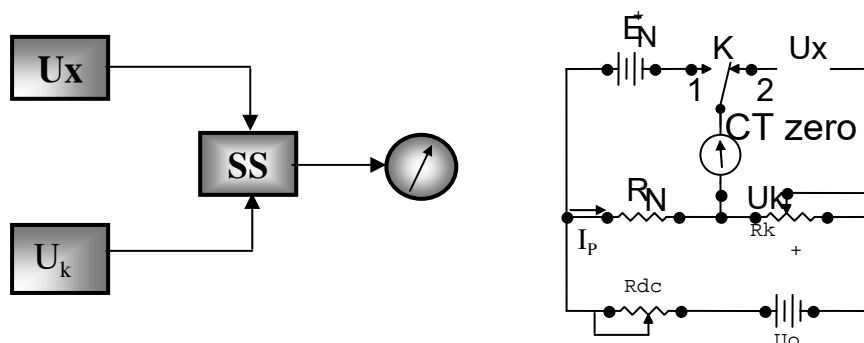


Hình trên là một ví dụ về mạch đo nhiệt độ bằng cách đo điện trở của một điện trở nhiệt R(T)

f. Mạch điện thế kế

Đây là mạch đo dựa trên phương pháp so sánh cân bằng giữa 2 điện áp: điện áp cần đo là U_x và điện áp mẫu U_k .

Dưới đây là sơ đồ khối và sơ đồ thực tế của một điện thế kế



Trong đó: R_N và E_N là điện trở mẫu và pin mẫu được chế tạo với độ chính xác cao. Điện thế kế hoạt động như sau:

+ Khi K ở vị trí 1, điều chỉnh chiết áp R_{dc} để chỉ thị chỉ zero. Khi đó:

$$I_p = \frac{E_N}{R_N}$$

+ Giữ nguyên R_{dc} và chuyển K sang vị trí 2, điều chỉnh con trượt của điện trở mẫu để chỉ thị về zero, nghĩa là dòng qua chỉ thị bằng 0, điện áp mẫu bằng điện áp cần đo.

$$\text{Khi đó: } U_x = U_k = I_p \cdot R_k = \frac{E_N}{R_N} \cdot R_k$$

$$\text{Nếu: } \frac{E_N}{R_N} = 10^n$$

$$\Rightarrow U_x = 10^n \cdot R_k$$

Với n là số tự nhiên 1, 2 ... khi đó ta có thang đo theo hệ số mũ thập phân

Chỉ thị của điện thế kế thường là cơ cấu chỉ thị từ điện có độ nhạy cao ($10^{-6} - 10^{-9}$ A/vạch)

5. Mạch tạo hàm

Trong kỹ thuật đo lường, chuyển đổi sơ cấp thường cho tín hiệu ra dưới dạng phi tuyến trong khi các bộ chuyển đổi chuẩn hoá thường làm việc với tín hiệu tuyến tính để giảm thiểu sai số. Do vậy, mạch thực hiện tuyến tính hoá các đặc tính phi tuyến là rất cần thiết.

a. Mạch tạo hàm bằng biến trở

Biến trở có thiết diện được chế tạo theo hệ số mong muốn

$$U_r = \frac{U}{R} \cdot R_x = K1 \cdot R_x$$

Giả sử độ di chuyển của con chạy là l , tỉ lệ với đại lượng vào X theo biểu thức:

$$l = K2 \cdot X$$

Nếu $R_x = f(l)$ thì hàm U_r sẽ là một hàm của X theo biểu thức:

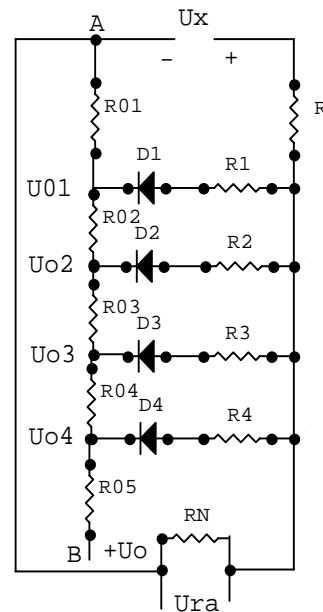
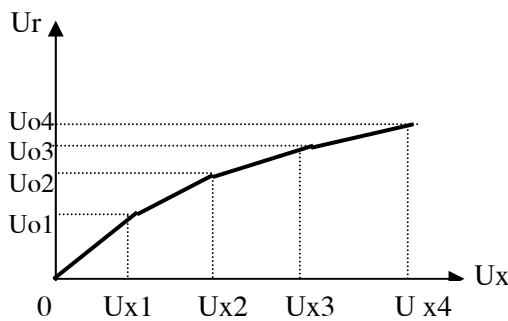
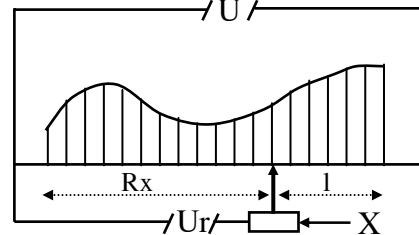
$$U_r = K1 \cdot R_x = K1 \cdot f(l) = K1 \cdot f(K2 \cdot X) = K1 \cdot K2 \cdot f(X) = K \cdot f(X)$$

Với $K1, K2, K$ là hằng số.

b. Mạch tạo hàm bằng diode bán dẫn

Với mạch như hình dưới đây ta thấy nhờ có các diode mạch được tuyến tính hoá theo từng đoạn.

Các điện trở $R01, R02 \dots$ tạo thành mạch phân áp với điện áp tổng là $U0$. Khi



đó katot của các diode có điện áp $U01, U02 \dots$ U_x là điện áp vào cần được tuyến tính hoá.

+ Khi $0 < U_x < U_{x1}$ các diode đều khoá
$$U_{ra} = U_x \cdot \frac{R_N}{R_N + R}$$

+ Khi $U_{x1} < U_x < U_{x2}$ diode $D1$ dẫn, các diode còn lại khoá

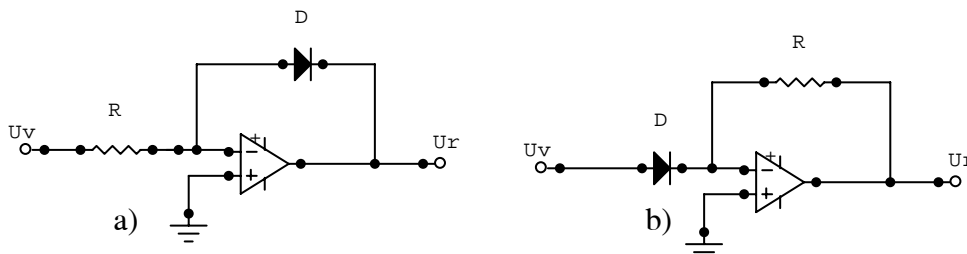
$$U_{ra} = U_x \cdot \frac{R_N}{R_N + R^*}$$

$$\text{với } R^* = R + \frac{R_N(Ro1 + R1)}{R_N + Ro1 + R1}$$

Quá trình tiếp tục với các đoạn gấp khúc khác
Hiện nay các hàm thường được tạo bằng vi xử lý.

c. Mạch tạo hàm logarit và đối logarit

Ví dụ hai sơ đồ mạch tạo hàm logarit và đối logarit như sau:



Sơ đồ a) có:

$$U_r = -U_T \cdot \ln \frac{U_v}{I_S \cdot R}$$

Sơ đồ b) có:

$$U_r = I_S \cdot R \cdot e^{\left(\frac{U_v}{U_T}\right)}$$

trong đó:

U_T là điện thế nhiệt ($U_T = 26\text{mV}$ tại nhiệt độ phòng)

I_S là dòng ngược qua diode

Như vậy điện áp ra là hàm logarit (hoặc đối logarit) đối với điện áp vào

6. Các bộ chuyển đổi tương tự – số A/D và số – tương tự D/A

Trong các dụng cụ đo lường chỉ thị số hoặc xử lý tín hiệu dưới dạng số người ta phải sử dụng các bộ biến đổi từ tín hiệu tương tự sang tín hiệu số A/D và đôi khi phải chuyển đổi ngược để khôi phục lại tín hiệu tương tự từ tín hiệu số người ta phải sử dụng các bộ chuyển đổi D/A.

a. Các bộ biến đổi A/D

Có 3 phương pháp khác nhau

+ **Phương pháp song song:** điện áp vào được so sánh đồng thời với n điện áp chuẩn và xác định chính xác xem nó đang ở giữa 2 mức nào. Kết quả là ta có 1 bậc của tín hiệu xấp xỉ.

Phương pháp này có tốc độ cao nhưng do phải sử dụng nhiều bộ so sánh nên giá thành rất cao.

+ **Phương pháp trọng số:** việc so sánh diễn ra cho từng bit của số nhị phân.

Cách thực hiện:

. Xác định điện áp vào có vượt điện áp chuẩn của bit già nhất hay không. Nếu nhỏ hơn mang giá trị 0 và giữ nguyên giá trị, nếu vượt mang giá trị “1” và lấy điện áp vào trừ điện áp chuẩn tương ứng.

. Phần dư được đem so sánh với bit trẻ lân cận và lại thực hiện như trên.

. Tiếp tục tiến hành tới bit trẻ nhất.

Như vậy, trong số nhị phân có bao nhiêu bit thì có bấy nhiêu bước so sánh và điện áp chuẩn.

Chương 2. Cấu trúc và các phần tử chức năng

+ Phương pháp số: tiến hành so sánh lần lượt với từng đơn vị của bit trẻ nhất. Phương pháp này rất đơn giản nhưng mất nhiều thời gian hơn phương pháp song song

Các bộ chuyển đổi A/D trong công nghiệp

Các bộ chuyển đổi A/D hiện nay đều được sản xuất dưới dạng IC theo công nghệ CMOS. Ví dụ: MC 14433 – bộ biến đổi A/D $3\frac{1}{2}$ bit của Motorola; A/D $3\frac{1}{2}$ bit 7106

b. Các bộ biến đổi D/A

Có 2 phương pháp cơ bản để biến đổi tín hiệu số sang tín hiệu tương tự như sau:

+ Phương pháp lấy tổng các dòng trọng số

+ Phương pháp dùng khoá đổi chiều

Chuyển đổi ADC, xem thêm ở bài giảng Kỹ thuật Mạch Điện tử

Ví dụ: A/D 8 bit 7520, 7527; A/D 10bit 7533; A/D 12bit 7541

III. CHUYỂN ĐỔI ĐO LƯỜNG SỐ CẤP

1. Khái niệm chung

a. Định nghĩa

+ **Chuyển đổi đo lường:** là thiết bị thực hiện một quan hệ hàm đơn trị giữa 2 đại lượng vật lý với một độ chính xác nhất định.

Nghĩa là chuyển đổi đo lường làm nhiệm vụ biến đổi từ đại lượng vật lý này sang đại lượng vật lý khác. Mọi quan hệ có thể là tuyến tính hay phi tuyến. Khi quan hệ này là hàm phi tuyến người ta sử dụng mạch tạo hàm để tuyến tính hoá nhằm nâng cao độ chính xác của phép đo.

+ **Chuyển đổi sơ cấp:** là chuyển đổi thực hiện chuyển từ đại lượng không điện thành đại lượng điện

$$Y = f(X)$$

Với X là đại lượng không điện, và Y là đại lượng điện sau chuyển đổi

+ **Sensor / bộ cảm biến / đầu đo** là dụng cụ để thực hiện chuyển đổi sơ cấp

b. Đặc tính của chuyển đổi sơ cấp

+ Tính đơn trị

+ Đặc tuyến chuyển đổi ổn định

+ Có khả năng thay thế

+ Thuận tiện trong việc ghép nối với dụng cụ đo và máy tính

+ Sai số nằm trong khoảng cho phép

+ Đặc tính động / độ tác động nhanh / trễ nhỏ

+ Tác động ngược lên đại lượng đo

+ Kích thước và trọng lượng của đầu đo

c. Phân loại các chuyển đổi sơ cấp

Phân loại dựa trên Nguyên tắc của chuyển đổi

+ Chuyển đổi điện trở: là chuyển đổi trong đó đại lượng không điện X biến đổi làm thay đổi điện trở của nó

+ Chuyển đổi điện từ: là chuyển đổi làm việc dựa trên các quy luật về lực điện. X làm thay đổi các thông số của mạch từ như điện cảm L, hồ cảm M, độ từ thẩm μ và từ thông Φ

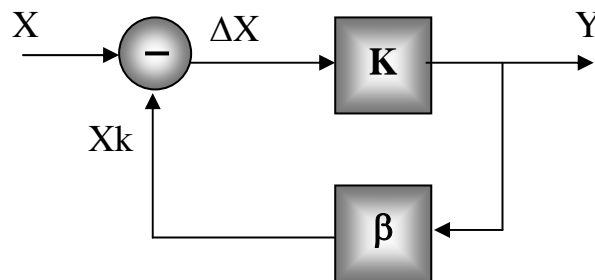
- + Chuyển đổi tĩnh điện: là chuyển đổi làm việc dựa trên hiện tượng tĩnh điện. X làm thay đổi điện dung C hoặc điện tích Q
- + Chuyển đổi hoá điện: là chuyển đổi làm việc dựa trên hiện tượng hoá điện. X làm thay đổi điện dẫn Y, điện cảm L, sức điện động ...
- + Chuyển đổi nhiệt điện: là chuyển đổi làm việc dựa trên hiệu ứng nhiệt điện. X làm thay đổi sức điện động hoặc điện trở
- + Chuyển đổi điện tử và ion: là chuyển đổi mà X làm thay đổi dòng điện tử hoặc dòng ion chạy qua nó
- + Chuyển đổi lượng tử: là chuyển đổi làm việc dựa trên hiện tượng cộng hưởng từ hạt nhân

Phân loại theo tính chất nguồn điện:

- + Chuyển đổi phát điện hay chuyển đổi tích cực: là chuyển đổi trong đó đại lượng ra có thể là điện tích, điện áp, dòng điện hoặc sức điện động
- + Chuyển đổi thông số hay chuyển đổi thụ động: là chuyển đổi trong đó đại lượng ra là các thông số của mạch điện như điện trở, điện cảm, hồ cảm hay điện dung

Phân loại theo phương pháp đo

- + Chuyển đổi biến đổi trực tiếp là các chuyển đổi trong đó đại lượng không điện được biến đổi trực tiếp thành đại lượng điện
- + Chuyển đổi bù: đại lượng cần đo được so sánh với đại lượng mẫu. Sơ đồ cấu trúc như hình bên:



ta có: $X_k = \beta Y$
 $Y = K \cdot \Delta X = K(X - X_k)$
 $\Rightarrow Y = K \cdot X - K \cdot \beta \cdot Y$
 $\Rightarrow Y = \frac{K}{1 + K \cdot \beta} \cdot X$

Nếu K rất lớn thì khi đó có thể coi $Y \approx \frac{1}{\beta} \cdot X$, nghĩa là độ chính xác của phép

đo chỉ phụ thuộc vào chuyển đổi ngược.

d. Các hiệu ứng được ứng dụng trong các cảm biến tích cực

+ Hiệu ứng nhiệt điện (hiệu ứng Thomson và hiệu ứng Seebeck)

Khi 2 thanh kim loại a, b có bản chất hoá học khác nhau được hàn với nhau tại một đầu làm việc t1, hai đầu còn lại là 2 đầu tự do có nhiệt độ t0, nếu t1 ≠ t0 thì sẽ xuất hiện sức điện động giữa 2 đầu tự do

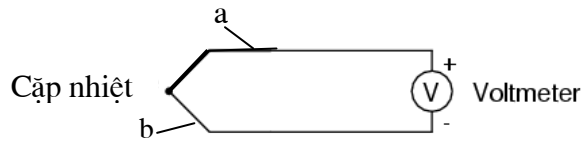
$E_{ab}(t_1, t_0) = E_{ab}(t_1) - E_{ab}(t_0)$

Nếu giữ cho t0 không đổi còn t1 phụ thuộc vào môi trường đo nhiệt độ thì

$E_{ab}(t_1, t_0) = E_{ab}(t_1) - C$

Với C là hằng số $C = E_{ab}(t_0)$

Hiệu ứng nhiệt điện được ứng dụng để chế tạo Vôn kế, Ampe kế và cả Oat kế.



+ Hiệu ứng hoá điện

Một số tinh thể như sulfat triglycine gọi là tinh thể hoá điện có tính phân cực điện tự phát phụ thuộc vào nhiệt độ. Trên các bề mặt đối diện xuất hiện những điện tích trái dấu có độ lớn tỉ lệ với độ phân cực điện

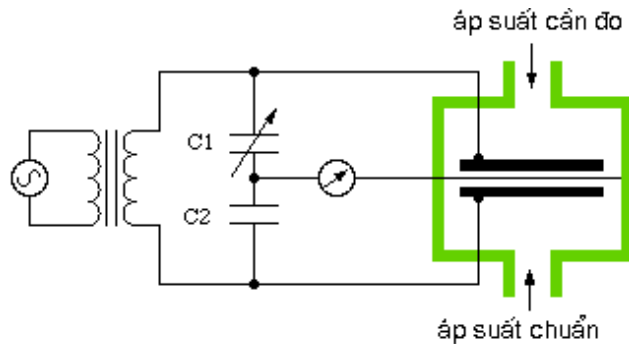
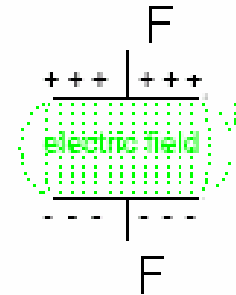
Hiệu ứng hoá điện được ứng dụng để đo thông lượng của bức xạ ánh sáng. Khi tinh thể hoá điện hấp thụ ánh sáng, nhiệt độ của nó tăng lên làm thay đổi phân cực điện. Sự phân cực này có thể xác định được bằng cách đo sự biến thiên của điện áp trên 2 cực của tụ điện

+ Hiệu ứng áp điện (piezo)

Khi tác dụng một lực cơ học lên 1 vật làm bằng vật liệu áp điện (như thạch anh, muối tualatine ...) sẽ gây ra biến dạng cho vật đó và làm xuất hiện lượng điện tích trái dấu trên hai mặt đối diện của vật.

Hiệu ứng này được ứng dụng để xác định lực hoặc các đại lượng gây nên lực tác dụng lên vật liệu áp điện (như áp suất, gia tốc ...) thông qua việc đo điện áp trên 2 bản cực tụ.

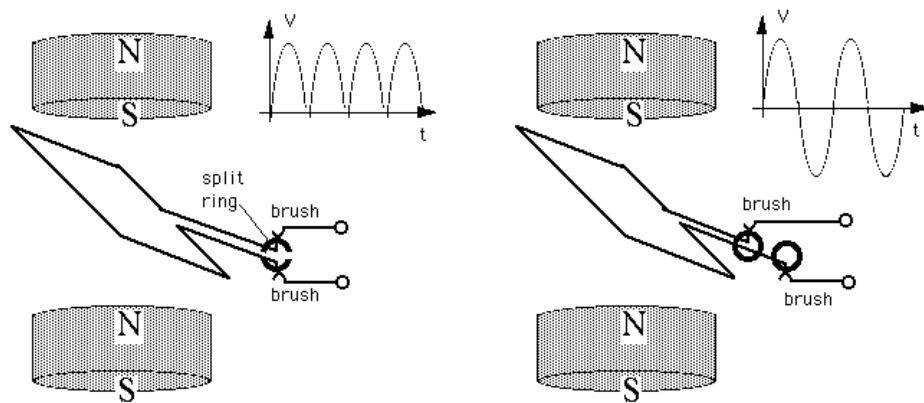
Hình dưới đây là ví dụ về mạch đo áp suất nhờ hiệu ứng áp điện



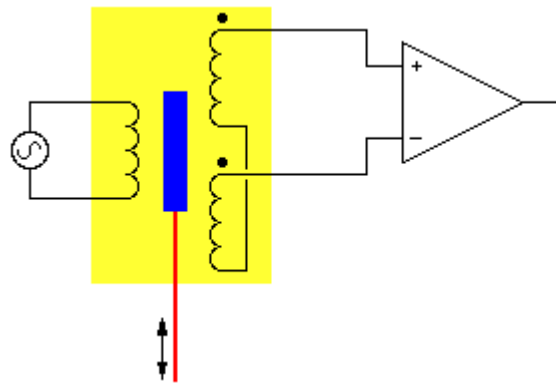
+ Hiệu ứng cảm ứng điện từ

Trong một dây dẫn chuyển động trong từ trường không đổi sẽ xuất hiện một sức điện động tỉ lệ với từ thông cắt ngang dây trong một đơn vị thời gian, nghĩa là tỉ lệ với tốc độ dịch chuyển của dây dẫn.

Dưới đây là hình mô phỏng việc tạo ra sức điện động một chiều khi phân nối với mạch ngoài là ngắt quãng và sức điện động xoay chiều khi phân nối mạch ngoài là liên tục.



Hiện tượng xảy ra tương tự khi một khung dây dẫn chịu tác động của từ



trường biến thiên, lúc này trong khung dây sẽ xuất hiện một sức điện động bằng và ngược dấu với sự biến thiên của từ thông.

Hiện tượng cảm ứng điện từ được ứng dụng để xác định tốc độ dịch chuyển của vật.

Hiệu ứng cảm ứng từ còn thể hiện trong trường hợp khi độ cảm ứng từ thay đổi dòng điện trong cuộn dây cũng thay đổi. Do sự biến thiên dòng này sẽ xác định được sự thay đổi của cảm ứng từ. Dưới đây là sơ đồ đơn giản của một cảm biến vị trí. Khi vị trí thay đổi lõi của cuộn dây dịch chuyển và làm cho dòng trên thứ cấp thay đổi.

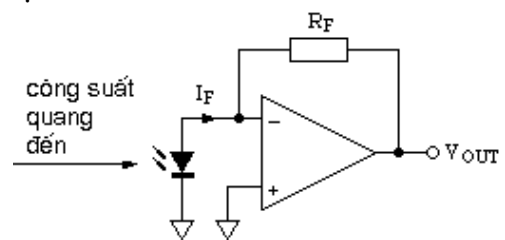
+ Hiệu ứng quang điện

Hiệu ứng này có nhiều biểu hiện khác nhau nhưng đều chung một bản chất: đó là hiện tượng giải phóng ra các hạt dẫn tự do trong vật liệu dưới tác dụng của bức xạ điện từ có bước sóng nhỏ hơn giá trị ngưỡng đặc trưng cho vật liệu (phụ thuộc vào độ rộng dải cấm của vật liệu).

Hiệu ứng quang điện có 3 biểu hiện cụ thể như sau:

. Hiệu ứng quang điện phát xạ điện tử: là hiện tượng khi được chiếu sáng các điện tử được giải phóng thoát khỏi bề mặt của vật và tạo thành dòng được thu lại nhờ điện trường.

. Hiệu ứng quang điện trong chất bán dẫn: khi một chuyển tiếp P-N được chiếu sáng sẽ phát sinh ra các cặp điện



tử – lỗ trống. Chúng di chuyển về hai phía của chuyển tiếp dưới tác động của điện trường.

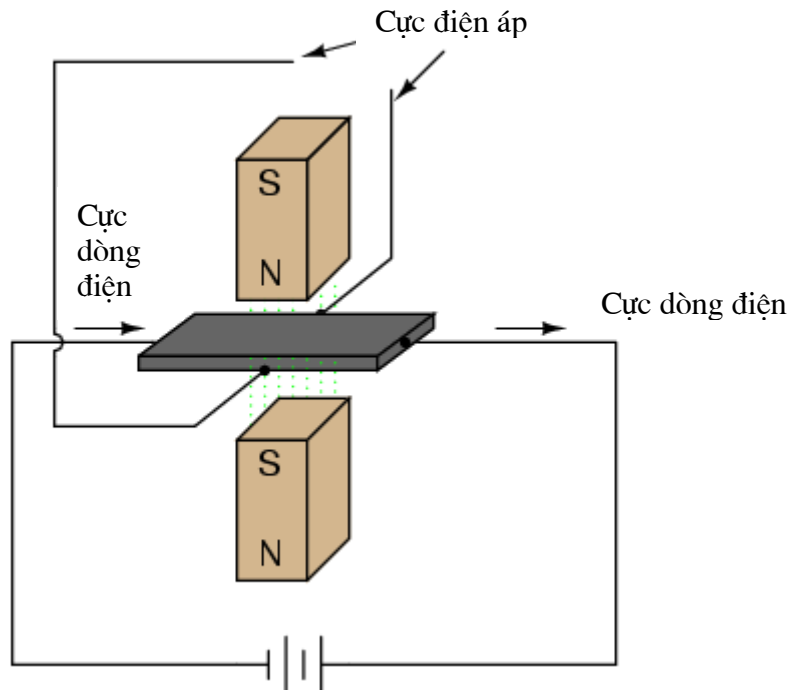
. Hiệu ứng quang điện từ: khi tác dụng một từ trường B vuông góc với bức xạ ánh sáng, trong vật liệu bán dẫn sẽ xuất hiện một hiệu điện thế theo hướng vuông góc với từ trường B và với hướng bức xạ ánh sáng.

+ Hiệu ứng Hall

Trong vật mỏng (thường làm bằng bán dẫn) có dòng điện chạy qua đặt trong từ trường B có phương tạo thành góc θ với dòng điện I, sẽ xuất hiện một hiệu điện thế V_H theo hướng vuông góc với B và I. V_H được tính theo công thức sau:

$$V_H = K_H . I . B . \sin \theta$$

với K_H là hệ số phụ thuộc vào vật liệu và kích thước hình học của mẫu
Hiệu ứng Hall được ứng dụng đo công suất (xem ở phần sau) hoặc xác định vị



trí của vật chuyển động. Vật này được ghép nối cơ học với một thanh nam châm. Vị trí của nam châm sẽ xác định từ trường B và θ , nghĩa là V_H là hàm phụ thuộc vào vị trí của vật trong không gian.

II. AMPE KẾ MỘT CHIỀU

Ampe kế một chiều được chế tạo dựa trên cơ cấu chỉ thị từ điện. Như đã biết, độ lệch của kim tỉ lệ thuận với dòng chạy qua cuộn động nhưng độ lệch kim được tạo ra bởi dòng điện rất nhỏ và cuộn dây quấn bằng dây có tiết diện bé nên khả năng chịu dòng rất kém. Thông thường, dòng cho phép qua cơ cấu chỉ trong khoảng 10^{-4} đến 10^{-2} A; điện trở của cuộn dây từ 20Ω đến 2000Ω với cấp chính xác 1,1; 1; 0,5; 0,2; và 0,05

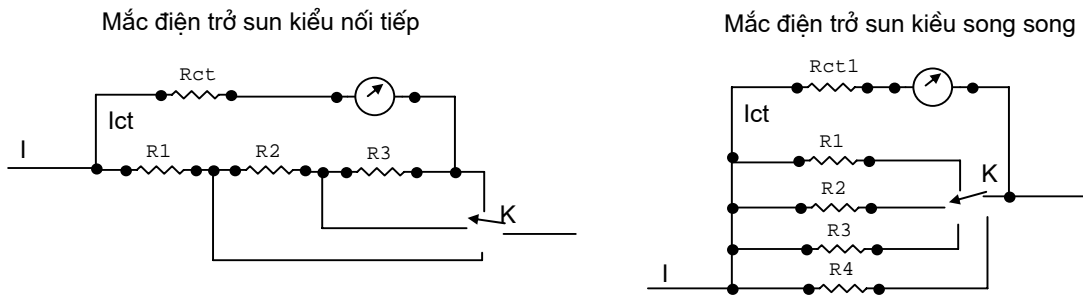
Để tăng khả năng chịu dòng cho cơ cấu (cho phép dòng lớn hơn qua) người ta mắc thêm điện trở sun song song với cơ cấu chỉ thị có giá trị như sau:

$$R_s = \frac{R_{CT}}{n-1} \quad \text{với } n = \frac{I}{I_{CT}} \text{ gọi là hệ số mở rộng thang đo của ampe}$$

kế

I là dòng cần đo và I_{CT} là dòng cực đại mà cơ cấu chịu đựng được (độ lệch cực đại của thang đo)

Chú ý: Khi đo dòng nhỏ hơn 30A thì điện trở sun nằm ngay trong vỏ của ampe kế còn khi đo dòng lớn hơn thì điện trở sun như một phụ kiện kèm theo. Khi ampe kế có nhiều thang đo người ta mắc sun như sau:



Việc tính điện trở sun ứng với dòng cần đo được xác định theo công thức như trên nhưng với n khác nhau.

ở hình a)

$$R_{S1} = R1 = \frac{R_{ct} + R2 + R3}{n1 - 1} \quad \text{với } n1 = \frac{I1}{I_{CT}}$$

$$R_{S2} = R1 + R2 = \frac{R_{ct} + R3}{n2 - 1} \quad \text{với } n2 = \frac{I2}{I_{CT}}$$

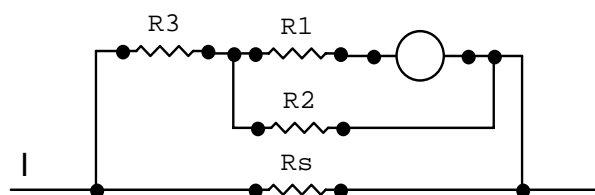
$$R_{S3} = R1 + R2 + R3 = \frac{R_{ct}}{n3 - 1} \quad \text{với } n3 = \frac{I3}{I_{CT}}$$

ở hình b)

$$\begin{aligned}
 R_{S1} &= \frac{R_{CT}}{n1-1} & n1 &= \frac{I1}{I_{CT}} \\
 R_{S2} &= \frac{R_{CT}}{n2-1} & n2 &= \frac{I2}{I_{CT}} \\
 R_{S3} &= \frac{R_{CT}}{n3-1} & n3 &= \frac{I3}{I_{CT}} \\
 R_{S4} &= \frac{R_{CT}}{n4-1} & n4 &= \frac{I4}{I_{CT}}
 \end{aligned}
 \quad \text{với}$$

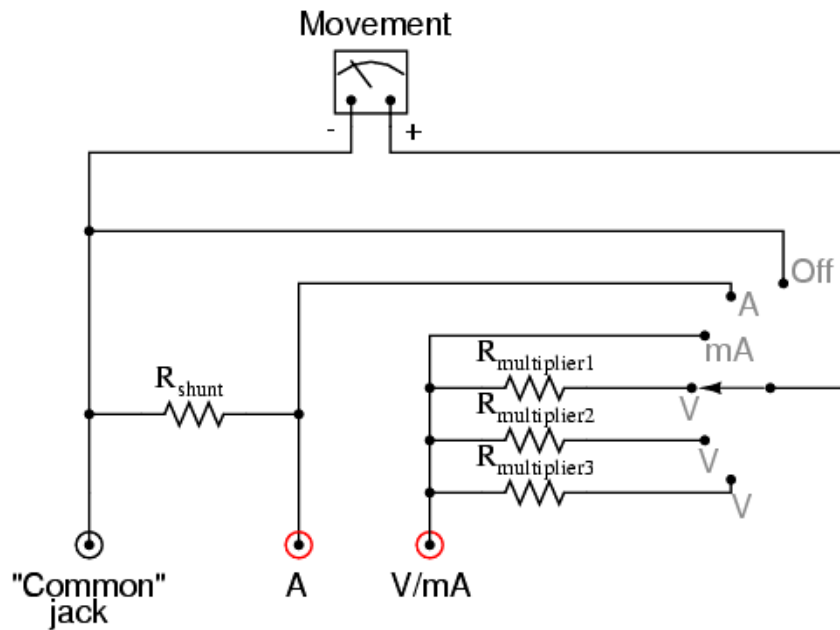
Chú ý: điện trở sun được chế tạo bằng Manganin có độ chính xác cao hơn độ chính xác của cơ cấu đo ít nhất là 1 cấp

Do cuộn dây động của cơ cấu chỉ thị được quấn bằng dây đồng mảnh, điện trở của nó thay đổi đáng kể khi nhiệt độ của môi trường thay đổi và sau một thời gian làm việc bản thân dòng điện chạy qua cuộn dây cũng tạo ra nhiệt độ. Để giảm ảnh hưởng của sự thay đổi điện trở cuộn dây khi nhiệt độ thay đổi, người ta mắc thêm điện trở bù bằng Manganin hoặc Constantan với sơ đồ như sau:

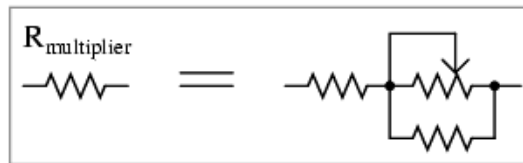


R1, 3: điện trở bằng Mr
R2: điện trở bằng Cu

Dưới đây là ví dụ thực tế của một sơ đồ mắc điện trở sun của một dụng cụ đo cả dòng và áp



" $R_{multiplier}$ " resistors are actually rheostat networks



Một số bài tập minh họa

Ví dụ 1: Một dụng cụ từ điện có dòng cực đại qua chỉ thị là $100\mu A$ và điện trở cuộn dây $R_{CT} = 1k\Omega$. Tính điện trở sun cần thiết để biến dụng cụ thành 1 ampe kế có độ lệch thang đo 100mA và độ lệch thang đo 1A.

Bài giải:

+ Độ lệch thang đo 100mA

$$V_{CT} = R_{CT} \cdot I_{CT} = 1k\Omega \cdot 100\mu A = 100mV$$

$$I_S = I - I_{CT} = 100mA - 100\mu A = 99,9mA$$

$$R_S = \frac{V_{CT}}{I_S} = \frac{100}{99,9} = 1,001\Omega$$

+ Độ lệch thang đo 1A

$$V_{CT} = R_{CT} \cdot I_{CT} = 1k\Omega \cdot 100\mu A = 100mV$$

$$I_S = I - I_{CT} = 1A - 100\mu A = 999,9mA$$

$$R_S = \frac{V_{CT}}{I_S} = \frac{100}{999,9} = 0,10001\Omega$$

Ví dụ 2: Một ampe kế từ điện có dòng điện cực đại chạy qua chỉ thị là 0,1mA; điện trở khung dây chỉ thị $R_{CT} = 99\Omega$. Điện trở sun $R_s = 1\Omega$. Xác định dòng đo được khi kim của ampe kế ở vị trí:

+ Lệch toàn thang đo

+ Lệch 1/2 thang đo

+ Lệch 1/4 thang đo

Bài giải:

+ Lệch toàn thang đo

$$I_{CT} = 0,1mA$$

$$U_{CT} = I_{CT} \cdot R_{CT} = 0,1 \cdot 10^{-3} \cdot 99 = 9,9 \cdot 10^{-3} V = 9,9mV$$

$$I_s = \frac{U_{CT}}{R_s} = \frac{9,9 \cdot 10^{-3}}{1} = 9,9 \cdot 10^{-3} A$$

$$I = I_{CT} + I_s = 0,1 + 9,9 = 10mA$$

+ Lệch 1/2 thang đo

$$I_{CT} = \frac{0,1}{2} = 0,05mA$$

$$U_{CT} = I_{CT} \cdot R_{CT} = 0,05 \cdot 10^{-3} \cdot 99 = 4,95 \cdot 10^{-3} V$$

$$I_s = \frac{U_{CT}}{R_s} = \frac{4,95 \cdot 10^{-3}}{1} = 4,95 \cdot 10^{-3} A$$

$$I = I_{CT} + I_s = \frac{0,1}{2} + 4,95 = 5mA$$

+ Lệch 1/4 thang đo

$$I_{CT} = \frac{0,1}{4} = 0,025mA$$

$$U_{CT} = I_{CT} \cdot R_{CT} = 0,025 \cdot 10^{-3} \cdot 99 = 2,475 \cdot 10^{-3} V = 2,475mV$$

$$I_s = \frac{U_{CT}}{R_s} = \frac{2,475 \cdot 10^{-3}}{1} = 2,475 \cdot 10^{-3} A$$

$$I = I_{CT} + I_s = \frac{0,1}{4} + 2,475 = 2,5mA$$

Ví dụ 3: một ampe có 3 thang đo với các điện trở sun $R_1=0,05\Omega$; $R_2=0,45\Omega$; $R_3=4,5\Omega$ mắc nối tiếp. $R_{CT}=1k\Omega$; $I_{CT}=50\mu A$

Tính giá trị dòng cực đại qua chỉ thị trong 3 trường hợp đó.

Bài giải:

+ Khi khoá K ở vị trí I3

$$R_s = R_1 + R_2 + R_3 = 5\Omega$$

$$I_s = \frac{I_{CT} \cdot R_{CT}}{R_s} = \frac{50 \cdot 10^{-6} \cdot 10^3}{5} = 10mA$$

khả năng đo của ampe kế là 10mA

+ Khi khoá K ở vị trí I2

$$R_s = R_1 + R_2 = 0,5\Omega$$

$$I_s = \frac{I_{CT} \cdot R_{CT}}{R_s} = \frac{50 \cdot 10^{-6} \cdot (4,5 + 10^3)}{0,5} = 100mA$$

khoảng đo của ampe kế là 100mA

+ Khi khoá K ở vị trí I1

$$R_s = R_1 = 0,05\Omega$$

$$I_s = \frac{I_{CT} \cdot R_{CT}}{R_s} = \frac{50 \cdot 10^{-6} \cdot (0,45 + 4,5) \cdot 10^3}{5} = 1A$$

khoảng đo của ampe kế là 1A

Ví dụ 4: Một miliampe kế từ điện có thang đo 150 vạch với giá trị độ chia là $C=0.1mA$; $R_{ct} = 100\Omega$. Tính giá trị R_s để đo được các giá trị dòng tối đa là 1A, 2A và 3A

Bài giải:

Miliampe kế có dòng qua chỉ thị khi kim chỉ mức cực đại (còn gọi là tại độ lệch toàn thang - ĐLTT) là $I_{ct} = \text{số vạch} \times \text{độ chia} = 150 \times 0.1 = 15 \text{ mA}$

+ Để đo dòng 1A cần sử dụng R_{s1} có giá trị như sau:

$$R_{s1} = \frac{R_{ct} \cdot I_{ct}}{I_{s1}} = \frac{R_{ct} \cdot I_{ct}}{I_1 - I_{ct}} = \frac{100 \cdot 15 \cdot 10^{-3}}{1 - 15 \cdot 10^{-3}} = 1.52\Omega$$

+ Để đo dòng 2A cần sử dụng R_{s2} có giá trị như sau:

$$R_{s2} = \frac{R_{ct} \cdot I_{ct}}{I_{s2}} = \frac{R_{ct} \cdot I_{ct}}{I_2 - I_{ct}} = \frac{100 \cdot 15 \cdot 10^{-3}}{2 - 15 \cdot 10^{-3}} = 0.76\Omega$$

+ Để đo dòng 5A cần sử dụng R_{s3} có giá trị như sau:

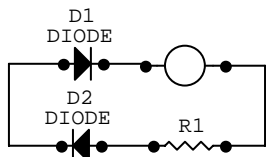
$$R_{s3} = \frac{R_{ct} \cdot I_{ct}}{I_{s3}} = \frac{R_{ct} \cdot I_{ct}}{I_3 - I_{ct}} = \frac{100 \cdot 15 \cdot 10^{-3}}{5 - 15 \cdot 10^{-3}} = 0.3\Omega$$

III. AMPEMET XOAY CHIỀU

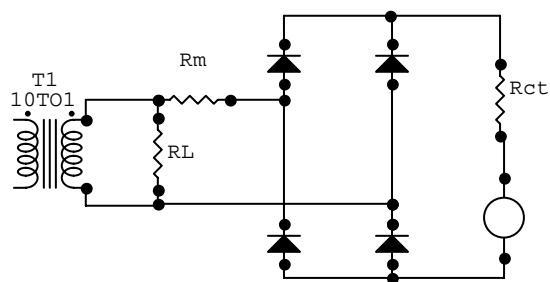
Để đo cường độ dòng điện xoay chiều tần số công nghiệp người ta thường sử dụng ampemet từ điện chỉnh lưu, ampemet điện từ, và ampemet điện động.

1. Ampemet chỉnh lưu

Là dụng cụ đo dòng điện xoay chiều kết hợp giữa cơ cấu chỉ thị từ điện và mạch chỉnh lưu bằng diode



Chỉnh lưu nửa chu kỳ



Chỉnh lưu hai nửa chu kỳ

Biến áp sử dụng là loại biến áp dòng có số vòng dây của cuộn sơ cấp và thứ cấp là W_1 và W_2 . Khi đó tỉ số dòng thứ cấp trên dòng sơ cấp được tính bằng:

Kim chỉ thị dừng ở vị trí chỉ dòng trung bình qua cuộn dây động

R_L được chọn để gánh phần dòng dư thừa giữa I_{2trb} và I_{ct}

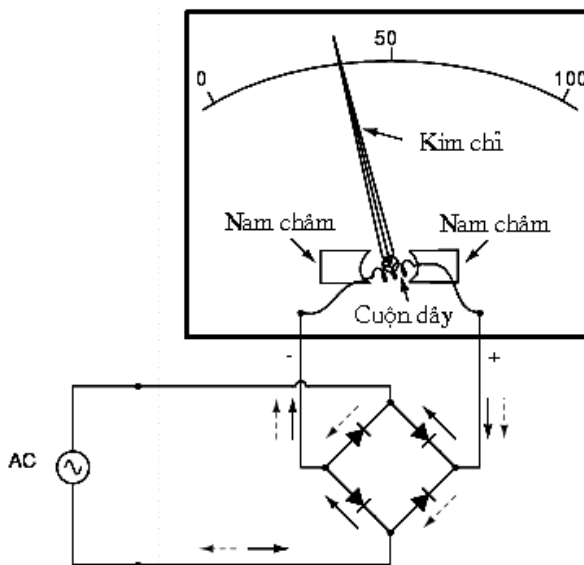
Mối quan hệ giữa dòng đỉnh I_p , dòng trung bình I_{trb} và dòng trung bình bình phương I_{rms} của sơ đồ mạch chỉnh lưu cấu như sau:

$$I_{trb} = 0,637.I_p$$

$$I_{rms} = \frac{I_p}{\sqrt{2}} = 0,707.I_p$$

$$I_{rms} = 1,11.I_{trb}$$

Chú ý: giá trị dòng mà kim chỉ thị dừng là giá trị dòng trung bình nhưng thang khắc độ thường theo giá trị rms.



Ví dụ: Một ampe kế chỉnh lưu hai nửa chu kỳ (sơ đồ như hình trên) có ĐLTT với dòng sơ cấp là 250mA. Máy đo TĐNCVC có ĐLTT là 1mA; R_{ct} là 1,7kΩ. Biến áp dòng có số vòng dây của cuộn sơ cấp và thứ cấp là 500 và 4 vòng; sụt áp trên diode là 0,7V; R_m là 20kΩ.

Xác định R_L

Bài giải:

$$R_L = \frac{U_{2rms}}{I_L rms}$$

$$U_{2rms} = 0,707.U_{2p}$$

$$U_{2p} = I_{2p} \cdot (R_m + R_{ct}) + 2.V_D$$

$$I_{2p} = \frac{I_{trb}}{0,637} = \frac{1mA}{0,637} = 1,57mA$$

$$\Rightarrow U_{2rms} = 0,707(1,57mA \cdot 21,7k\Omega + 2 \cdot 0,7) = 25,08V$$

$$I_L rms = I_{2rms} - I_{ct} rms$$

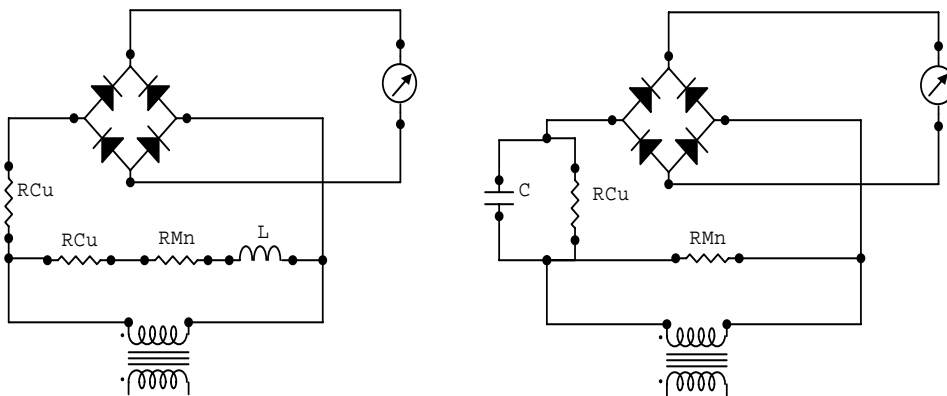
$$I_{2rms} = \frac{N_1}{N_2} \cdot I_{1rms} = \frac{4}{500} \cdot 250mA = 2mA$$

$$I_{ct} rms = 1,11 \cdot I_{ct} trb = 1,11 \cdot 1mA = 1,11mA$$

$$\Rightarrow I_L rms = 2 - 1,11 = 0,89mA$$

$$\Rightarrow R_L = \frac{25,08V}{0,89mA} = 28,18k\Omega$$

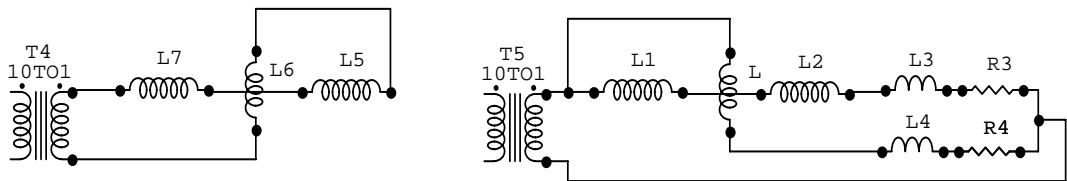
Chú ý: Nói chung các ampe kế chỉnh lưu có độ chính xác không cao (từ 1 tới 1,5) do hệ số chỉnh lưu thay đổi theo nhiệt độ và thay đổi theo tần số. Có thể sử dụng sơ đồ bù sai số do nhiệt và do tần số cho ampe kế chỉnh lưu như sau:



2. Ampemet điện động

Thường được sử dụng để đo dòng điện ở tần số 50Hz và cao hơn (400 – 2.000Hz) với độ chính xác khá cao (cấp 0,5 – 0,2)

Khi dòng điện đo nhỏ hơn 0,5A người ta mắc nối tiếp cuộn tĩnh và cuộn động còn khi dòng lớn hơn 0,5A thì mắc song song.



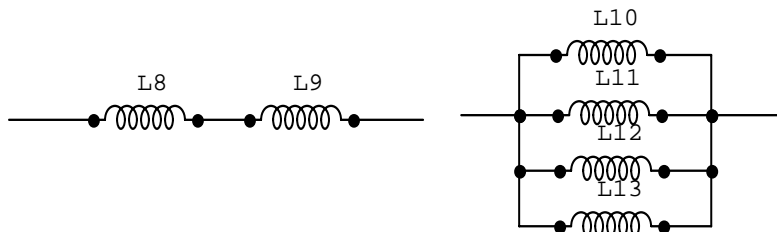
Trong đó các điện trở và cuộn dây (L3, R3), (L4, R4) là để bù sai số do nhiệt (thường làm bằng manganin hoặc constantan) và sai số do tần số (để dòng qua hai cuộn tĩnh và cuộn động trùng pha nhau)

Do độ lệch của dụng cụ đo điện động tỉ lệ với I^2 nên máy đo chỉ giá trị rms. Giá trị rms của dòng xoay chiều có tác dụng như trị số dòng một chiều tương đương nên có thể đọc thang đo của dụng cụ như dòng một chiều hoặc xoay chiều rms.

3. Ampemet điện từ

Là dụng cụ đo dòng điện dựa trên cơ cấu chỉ thị điện từ. Mỗi cơ cấu điện từ được chế tạo với số ampe vòng xác định (I.W là một hằng số)

Khi đo dòng có giá trị nhỏ người ta mắc các cuộn dây nối tiếp và khi đo dòng lớn người ta mắc các cuộn dây song song.



4. Ampemet nhiệt điện

Là dụng cụ kết hợp giữa chỉ thị từ điện và cặp nhiệt điện.

Cặp nhiệt điện (hay còn gọi là cặp nhiệt ngẫu) gồm 2 thanh kim loại khác loại được hàn với nhau tại một đầu gọi là điểm làm việc (nhiệt độ t_1), hai đầu kia nối với milivon kế gọi là đầu tự do (nhiệt độ t_0).

Khi nhiệt độ đầu làm việc t_1 khác nhiệt độ đầu tự do t_0 thì cặp nhiệt sẽ sinh ra sức điện động

$$Et = k_1 \cdot \theta^0$$

$$\theta^0 = t_1 - t_0$$

Khi dùng dòng I_x để đốt nóng đầu t_1 thì:

$$\theta^0 = k_2 \cdot I_x^2$$

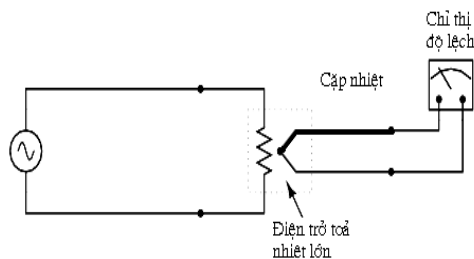
$$\Rightarrow Et = k_1 \cdot k_2 \cdot I_x^2 = k \cdot I_x^2$$

Như vậy kết quả hiển thị trên milivon kế tỉ lệ với dòng cần đo

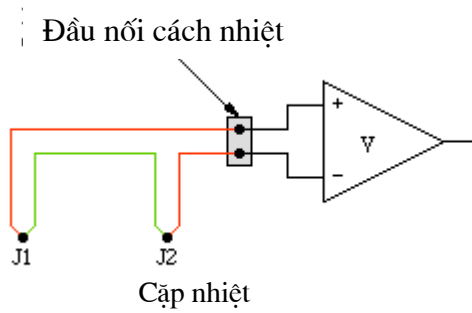
Vật liệu để chế tạo cặp nhiệt điện

có thể là sắt – constantan; đồng – constantan; crom – alumen và platin – platin/rodi
Ampemet nhiệt điện có sai lớn do tiêu hao công suất, khả năng chịu quá tải kém nhưng có thể đo ở dải tần rất rộng từ một chiều tới hàng MHz.

Thông thường để tăng độ nhạy của cặp nhiệt, người ta sử dụng một bộ khuếch đại áp như sơ đồ dưới đây:



J1, J2 là 2 đầu đo nhiệt



Chú ý: Để đo giá trị điện áp của nguồn xoay chiều người ta cũng làm như trên vì khi đó nhiệt độ đo được tỉ lệ với dòng qua điện trở nhiệt mà dòng này lại tỉ lệ với áp trên hai đầu điện trở, do vậy cũng xác định được giá trị của điện áp thông qua giá trị nhiệt độ. Đây chính là nguyên tắc để chế tạo Vôn kế nhiệt điện

CHƯƠNG 4:

ĐO ĐIỆN ÁP

I. MỞ ĐẦU

Dụng cụ dùng để đo điện áp gọi là Vôn kế hay Vôn met (Voltmeter)



Ký hiệu là

Khi đo điện áp bằng Vôn kế thì Vôn kế luôn được mắc song song với đoạn mạch cần đo như hình dưới đây

Khi chưa mắc Vôn kế vào điện áp rơi trên tải là:

$$U_t = \frac{E}{R_t + R_{ng}} \cdot R_t$$

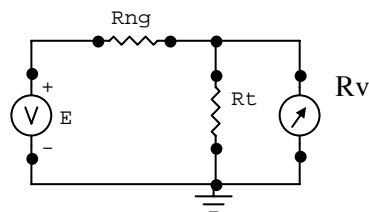
Khi mắc Vôn kế vào điện áp rơi trên tải là:

$$U_v = \frac{E}{R_e + R_{ng}} \cdot R_e$$

$$R_e = R_v // R_t = \frac{R_v \cdot R_t}{R_v + R_t}$$

Vậy sai số của phép đo điện áp bằng Vôn kế là:

$$\gamma_u = \frac{U_t - U_v}{U_t} = 1 - \frac{U_v}{U_t} = 1 - \frac{1}{1 + \frac{R_t \cdot R_{ng}}{R_v(R_t + R_n)}}$$

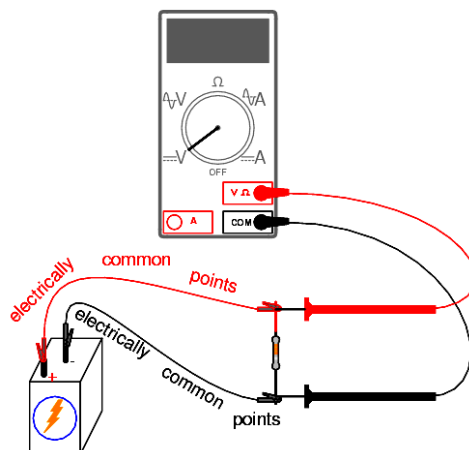


Như vậy, muốn sai số nhỏ thì yêu cầu R_v phải càng lớn càng tốt và lý tưởng là $R_v \approx \infty$

Kết quả đo nếu muốn tính chính xác thì phải sử dụng công thức:

$$U_v = (1 + \gamma_u) \cdot U_t$$

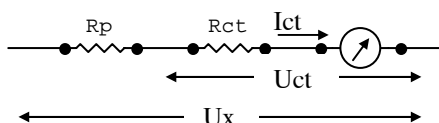
Để đo điện áp của một phân tử nào đó người ta mắc Vôn kế như hình bên:



II. VÔN KẾ MỘT CHIỀU

Nguyên tắc hoạt động

Độ lệch của dụng cụ đo TĐNCVC tỉ lệ với dòng qua cuộn dây động. Dòng qua cuộn dây tỉ lệ với điện áp trên cuộn dây nên thang đo của máy đo TĐNCVC có thể được chia để chỉ điện áp. Nghĩa là, Vôn kế chỉ là ampe kế dòng rất nhỏ với điện trở rất lớn. Điện áp định mức của chỉ thị vào khoảng 50 – 75mV nên cần nối tiếp nhiều điện trở phụ (còn gọi là điện trở nhân) với chỉ thị để làm tăng khoảng đo của Vôn kế. Sơ đồ mắc như sau:



trong đó:

$$I_{ct} = \frac{U_{ct}}{R_{ct}} = \frac{U_x}{R_p + R_{ct}}$$

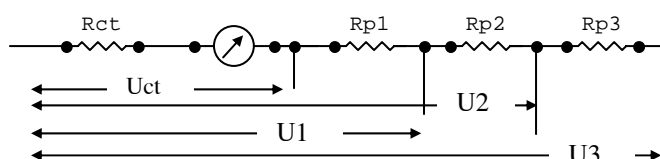
$$\Rightarrow (R_p + R_{ct}).U_{ct} = R_{ct}.U_x$$

$$\Rightarrow R_p = R_{ct} \cdot \frac{U_x - U_{ct}}{U_{ct}} = R_{ct} \left(\frac{U_x}{U_{ct}} - 1 \right) = (m - 1).R_{ct}$$

với $m = \frac{U_x}{U_{ct}}$ gọi là hệ số mở rộng thang đo về áp

Vôn kế nhiều thang đo thì các điện trở phụ được mắc như sau:

Sơ đồ mắc nối tiếp:
Trong đó:



$$R_{p1} = R_{ct}(m_1 - 1)$$

$$R_{p1} + R_{p2} = R_{ct}(m_2 - 1) \quad \text{với}$$

$$R_{p1} + R_{p2} + R_{p3} = R_{ct}(m_3 - 1)$$

$$m_1 = \frac{U_1}{U_{ct}}$$

$$m_2 = \frac{U_2}{U_{ct}}$$

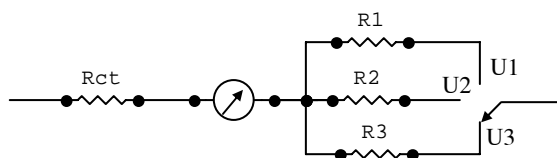
$$m_3 = \frac{U_3}{U_{ct}}$$

Hoặc sơ đồ mắc song song:

$$R_1 = R_{ct}(m_1 - 1)$$

$$R_2 = R_{ct}(m_2 - 1) \quad \text{với}$$

$$R_3 = R_{ct}(m_3 - 1)$$



$$m_1 = \frac{U_1}{U_{ct}}$$

$$m_2 = \frac{U_2}{U_{ct}}$$

$$m_3 = \frac{U_3}{U_{ct}}$$

Ví dụ: Một dụng cụ đo ĐNVCVC với ĐLTT là $100\mu\text{A}$ và $R_{ct} = 1\text{k}\Omega$ được sử dụng để làm Vôn kế.

+ Xác định điện trở nhân cần thiết nếu muốn đo điện áp 100 V trên toàn thang.

+ Tính điện áp đặt vào khi kim chỉ 3/4; 1/2 và 1/4 ĐLTT

Bài giải:

+ Để đo điện áp 100V trên toàn thang thì phải sử dụng điện trở R_p có giá trị như sau:

$$R_p = R_{ct} \cdot (m - 1)$$

$$\text{Với } m = \frac{U}{U_{ct}} = \frac{U}{I_{ct} \cdot R_{ct}} = \frac{100}{100 \cdot 10^{-6} \cdot 10^3} = 1000$$

$$\Rightarrow R_p = (1000 - 1) \cdot 1\text{k}\Omega = 999\text{k}\Omega$$

+ Với ĐLTT $I_{ct} = 100\mu\text{A}$

$$3/4 \text{ ĐLTT sẽ có } U_x = \frac{3}{4} \cdot I_{ct} \cdot (R_{ct} + R_p) = 75V$$

$$1/2 \text{ ĐLTT sẽ có } U_x = \frac{1}{2} \cdot I_{ct} \cdot (R_{ct} + R_p) = 50V$$

$$1/4 \text{ ĐLTT sẽ có } U_x = \frac{1}{4} \cdot I_{ct} \cdot (R_{ct} + R_p) = 25V$$

Nhân xét: thang đo có vạch chia đều (tính chất của cơ cấu từ điện)

III. VÔN KẾ XOAY CHIỀU

1. Vôn kế từ điện đo điện áp xoay chiều

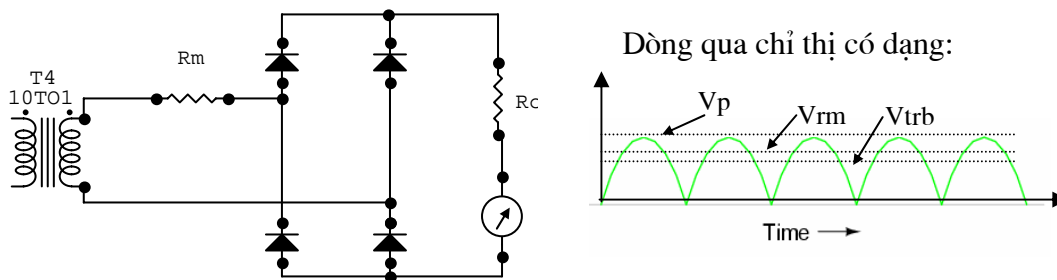
Sử dụng cơ cấu từ điện thì dụng cụ có tính phân cực và phải mắc đúng sao cho độ lệch dương (trên thang đo).

Khi dòng xoay chiều có tần số rất thấp chạy qua dụng cụ TĐNCVC thì kim có xu hướng chỉ theo giá trị tức thời của dòng xoay chiều. Như vậy, khi giá trị dòng tăng theo chiều + thì kim cũng tăng tới giá trị cực đại sau đó giảm tới 0 và xuống bán kỳ âm thì kim sẽ bị lệch ngoài thang đo. Trường hợp này xảy ra khi tần số của dòng xoay chiều cỡ 0,1Hz hoặc thấp hơn.

Khi dòng xoay chiều có tần số công nghiệp (50 / 60Hz) hoặc cao hơn thì cơ cấu làm nhụt và quán tính chuyển động của cơ cấu động (toàn máy đo) không biến đổi theo mức dòng tức thời mà thay vào đó kim của dụng cụ sẽ dừng ở vị trí trung bình của dòng chạy qua cuộn động. Với sóng sin thuần túy kim lệch sẽ ở vị trí zero mặc dù dòng Irms có thể có giá trị khá lớn và có khả năng gây hỏng dụng cụ.

Do đó, để sử dụng dụng cụ TĐNCVC làm thành dụng cụ đo xoay chiều người ta phải sử dụng các bộ chỉnh lưu (nửa sóng hoặc toàn sóng) để các giá trị của dòng chỉ gây ra độ lệch dương.

a. Sơ đồ chỉnh lưu cầu



Trong đó đối với sóng đầu vào hình sin thì các giá trị điện áp được tính như sau:

$$V_{rms} = 0,707 \cdot V_p$$

$$V_{trb} = 0,637 \cdot V_p$$

$$V_{rms} = 1,11 \cdot V_{trb}$$

với V_p là giá trị đỉnh, V_{rms} là giá trị trung bình bình phương và V_{trb} là giá trị trung bình

Với các sóng không phải dạng sin thì các công thức sẽ khác vì khi đó phải tính thêm các yếu tố hình dạng.

Ví dụ: Một dụng cụ đo TĐNCVC với ĐLTT là $100\mu\text{A}$ và $R_{ct} = 1\text{k}\Omega$ được dùng như một Vôn kế xoay chiều có ĐLTT là 100V bằng cách sử dụng sơ đồ chỉnh lưu cầu diode như hình trên.

- + Xác định giá trị của điện trở nhân cần thiết
- + Xác định số chỉ của kim khi điện áp vào V_{rms} là 75V và 50V
- + Tính độ nhạy của Vôn kế trên

Bài giải:

+ Xác định điện trở nhân
 điện trở toàn phần của mạch = (điện áp đỉnh đặt vào - độ sụt áp chỉnh lưu)/dòng đỉnh chạy trong mạch

ĐLTT của cơ cấu chỉ thị TĐNCVC là $100\mu\text{A} \Rightarrow I_{trb} = 100\mu\text{A}$

ĐLTT của Vôn kế là $100\text{V} \Rightarrow V_{rms} = 100\text{V}$

Từ đó ta có công thức tính các đại lượng liên quan là:

$$V_p = V_{rms} / 0,707 = 100\text{V} / 0,707 = 141,44\text{V}$$

$$V_D = 0,7\text{V} \text{ (giả sử mạch cầu sử dụng diode Si)}$$

$$I_p = I_{trb} / 0,637 = 156,99\mu\text{A}$$

$$\Rightarrow R_m + R_{ct} = \frac{V_p - 2.V_D}{I_p} = \frac{141,44 - 2.0,7}{156,99.10^{-6}} = 892.10^3 \Omega$$

vì $R_{ct} = 1\text{k}\Omega \Rightarrow R_m = 892 - 1 = 891\text{k}\Omega$

+ Xác định số chỉ của kim, nghĩa là xác định giá trị dòng trung bình ứng với các điện áp đầu vào là 75V và 50V

Khi điện áp đầu vào là 75V ta có:

$$V_p = \sqrt{2}.V_{rms} = \sqrt{2}.75$$

$$\Rightarrow I_{trb} = 0,637.I_p = 0,637 \cdot \frac{V_p - 2.V_D}{R_m + R_{ct}} = 0,637 \cdot \frac{\sqrt{2}.75 - 2.0,7}{\sqrt{2}.100 - 2.0,7} \cdot \frac{100\mu\text{A}}{0,637} \approx 75\mu\text{A}$$

Khi điện áp đầu vào là 50V ta có:

$$V_p = \sqrt{2}.V_{rms} = \sqrt{2}.50$$

$$\Rightarrow I_{trb} = 0,637.I_p = 0,637 \cdot \frac{V_p - 2.V_D}{R_m + R_{ct}} = 0,637 \cdot \frac{\sqrt{2}.50 - 2.0,7}{\sqrt{2}.100 - 2.0,7} \cdot \frac{100\mu\text{A}}{0,637} \approx 50\mu\text{A}$$

+ Tính độ nhạy của Vôn kế

độ nhạy = $1 /$ giá trị dòng rms trên toàn thang đo = điện trở của Vôn kế / giá trị điện áp rms trên toàn thang đo

Vôn kế trên có dòng trb ứng với ĐLTT là $100\mu\text{A}$

$$\Rightarrow I_{rms} = 1,11.I_{trb} = 1,11.100\mu\text{A} = 111\mu\text{A}$$

$$\Rightarrow \text{độ nhạy của Vôn kế là } 1 / 111\mu\text{A} = 9.009\text{k}\Omega/\text{V}$$

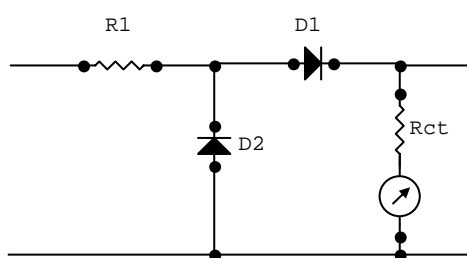
Có thể tính cách khác như sau:

$$V_{rms} = 100\text{V}$$

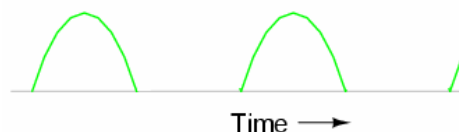
$$R_v = \frac{V_{rms}}{I_{rms}} = \frac{100}{1,11.100.10^{-6}}$$

$$\text{độ nhạy} = \frac{R_v}{V_{rms}} = 90.9\text{k}\Omega/\text{V}$$

b. Sơ đồ chỉnh lưu nửa sóng



Dòng qua chỉ thị có dạng:



Khi đó ta có mối liên hệ giữa các đại lượng như sau:

$$I_{trb} = \frac{1}{2} \cdot 0,637 \cdot I_p$$

$$I_{rms} = \frac{1}{2} \cdot I_p$$

Ví dụ :

Một dụng cụ TĐNCVC với ĐLTT là $50 \mu A$ và $R_{ct} = 1,7k\Omega$. D1 phải có dòng thuận mình $100\mu A$ khi điện áp cần đo là 20% ĐLTT. Vôn kế chỉ 50V tại toàn thang.

- + Xác định R1 và R2
- + Tính độ nhạy của Vôn kế ở trên khi có D2 và không có D2

Bài giải:

- + Xác định R2 và R1

$$I_{ct}(p) = \frac{2 \cdot I_{trb}}{0,637} = \frac{2 \cdot 50}{0,637} = 157 \mu A$$

$$I_{Dp} = \frac{100\%}{20\%} \cdot 100 = 500 \mu A = I_{ct} + I_2$$

$$\Rightarrow I_2 p = 500 - 157 = 343 \mu A$$

$$U_{ct}(p) = I_{ct}(p) \cdot R_{ct} = 157 \cdot 10^{-6} \cdot 1,7 \cdot 10^3 = 266,9 \cdot 10^{-3} = 266,9 mV$$

$$\Rightarrow R_2 = \frac{U_{ct}}{I_2} = \frac{266,9}{343} \cdot 10^3 = 778 k\Omega$$

xét ở bán kỳ dương, D1 thông và D2 ngắt ta có:

dòng thuận đỉnh = (điện áp đỉnh - V_D - $U_{ct}(p)$) / R1

$$U_{ct}(p) = 1,414 \cdot U_{ct}(rms) = 1,414 \cdot 50 = 70,7V$$

$$\Rightarrow R_1 = \frac{70,7 - 0,7 - 0,2669}{500 \cdot 10^{-6}} = 139,5 k\Omega$$

- + Tính độ nhạy

Khi có D2 ta có:

$$I_F(p) = 500 \mu A$$

$$I_R(p) = \frac{1,414 \cdot V_{rms} - V_D}{R_1} = \frac{1,414 \cdot 50 - 0,7}{139,5 \cdot 10^3} = 501,8 \mu A$$

Như vậy, cả hai bán kỳ thì dòng qua dụng cụ xấp xỉ nhau, do đó

$$I_{rms} = 0,707 \cdot 500 \mu A = 353,5 \mu A$$

$$\Rightarrow \text{độ nhạy} = 10^6 / 353,5 = 2,83 \text{ k}\Omega / \text{V}$$

Khi không có D2 ta có:

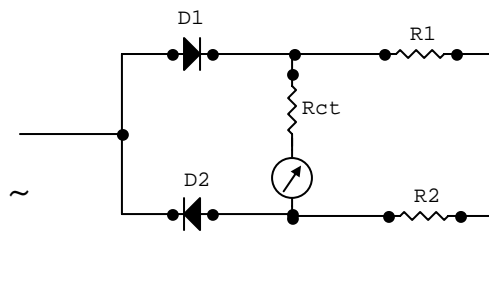
$$I_F(p) = 500 \mu A$$

$$I_R(p) = 0$$

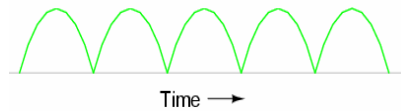
$$\Rightarrow I_{rms} = 0,5 \cdot I_F(p) = 250 \mu A$$

$$\Rightarrow \text{độ nhạy} = 10^6 / 250 = 4 \text{ k}\Omega / \text{V}$$

c. Sơ đồ chỉnh lưu nửa cầu toàn sóng



Dòng qua chỉ thị có dạng:



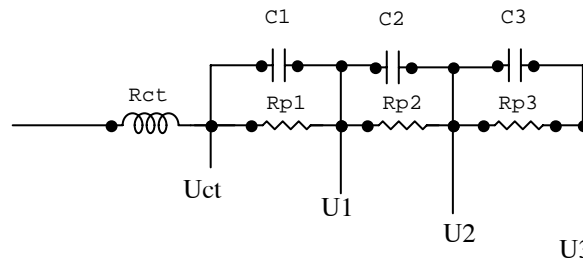
Sơ đồ trên chỉ sử dụng 2 diode (nửa cầu) nhưng cả 2 nửa chu kỳ đều có dòng qua máy đo. Tuy nhiên dòng qua diode khá lớn nên nó phải làm việc ở ngoài điểm uốn, nghĩa là có khả năng bù trừ những chênh lệch có thể xảy ra trong đặc tuyến của diode.

Chú ý: để bù sai số do nhiệt và khi tần số thay đổi người ta mắc thêm vào mạch các điện trở làm bằng đồng hoặc maganin để bù nhiệt kết hợp với cuộn cảm và tụ bù tần số.

2. Vôn kế điện từ

Là dụng cụ để đo điện áp xoay chiều tần số công nghiệp. Cuộn dây tĩnh có số vòng dây rất lớn từ 1000 – 6000 vòng. Để mở rộng thang đo người ta mắc nối tiếp với cuộn dây các điện trở phụ.

Các tụ C được mắc song song với các điện trở phụ để bù sai số do tần số khi



tần số lớn hơn tần số công nghiệp.

3. Vôn kế điện động

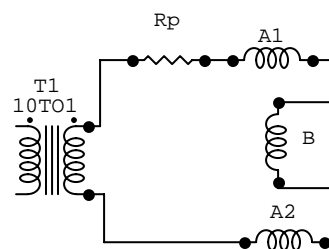
Cuộn kích được chia làm 2 phần nối tiếp nhau và nối tiếp với cuộn động. Độ lệch của kim chỉ thị tỉ lệ với I^2 nên kim dừng ở giá trị trung bình của I^2 tức giá trị tức thời rms.

Đặc điểm của Vôn kế điện động

+ Tác dụng của dòng rms giống như trị số dòng một chiều tương đương nên có thể khác độ theo giá trị một chiều và dùng cho cả xoay chiều

+ Dụng cụ điện động thường đòi hỏi dòng nhỏ nhất là 100mA cho ĐLTT nên Vôn kế điện động có độ nhạy thấp hơn nhiều so với Vôn kế từ điện (chỉ khoảng $10\Omega/V$)

+ Để giảm thiểu sai số chỉ nên dùng ở khu vực tần số công nghiệp



IV. ĐO ĐIỆN ÁP BẰNG PHƯƠNG PHÁP SO SÁNH

1. Cơ sở lý thuyết

Các dụng cụ đo điện đã trình bày ở trên sử dụng có cấu cơ điện để chỉ thị kết quả đo nên cấp chính xác của dụng cụ không vượt quá cấp chính xác của chỉ thị. Để đo điện áp chính xác hơn người ta dùng phương pháp bù (so sánh với giá trị mẫu). Nguyên tắc cơ bản như sau:

+ U_k là điện áp mẫu với độ chính xác rất cao được tạo bởi dòng điện I ổn định đi qua điện trở mẫu R_k . Khi đó:

$$U_k = I \cdot R_k$$

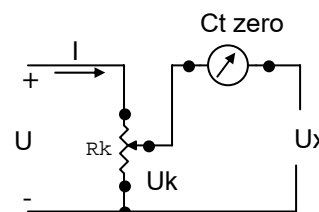
+ Chỉ thị là thiết bị phát hiện sự chênh lệch giữa điện áp mẫu U_k và điện áp cần đo U_x

$$\Delta U = U_x - U_k$$

Khi $\Delta U \neq 0$ điều chỉnh con chạy của điện trở mẫu R_k sao cho $U_x = U_k$, nghĩa là làm cho $\Delta U = 0$; chỉ thị chỉ zero.

+ Kết quả được đọc trên điện trở mẫu đã được khắc độ theo thứ nguyên điện áp.

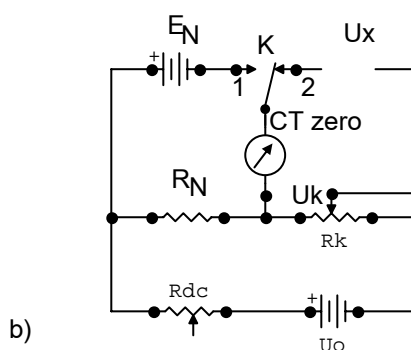
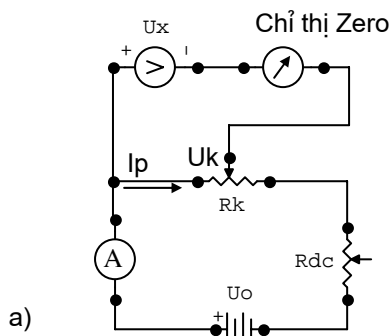
Chú ý: Các dụng cụ bù điện áp đều có nguyên tắc hoạt động như trên nhưng có thể khác nhau phần tạo điện áp mẫu U_k



2. Điện thế kế một chiều

Sơ đồ mạch:

Nguyên tắc hoạt động của sơ đồ a)



+ Xác định dòng công tác I_p nhờ nguồn điện áp U_0 , R_{dc} và Ampe kế.

+ Giữ nguyên giá trị của I_p trong suốt thời gian đo

+ Điều chỉnh con chạy của điện trở mẫu R_k cho đến khi chỉ thị chỉ zero

+ Đọc kết quả trên điện trở mẫu, khi đó: $U_x = U_k = I_p.R_k$

Trong sơ đồ a, vì sử dụng Ampe kế nên độ chính xác của điện thế kế không thể cao hơn độ chính xác của Ampe kế.

Người ta cải tiến mạch bằng cách sử dụng nguồn pin mẫu (E_N) và điện trở mẫu (R_k) có độ chính xác cao như ở hình b.

Nguyên tắc hoạt động của sơ đồ b)

+ Khi K ở vị trí 1, điều chỉnh R_{dc} để chỉ thị chỉ zero.

$$\text{Khi đó: } I_p = \frac{E_N}{R_N}$$

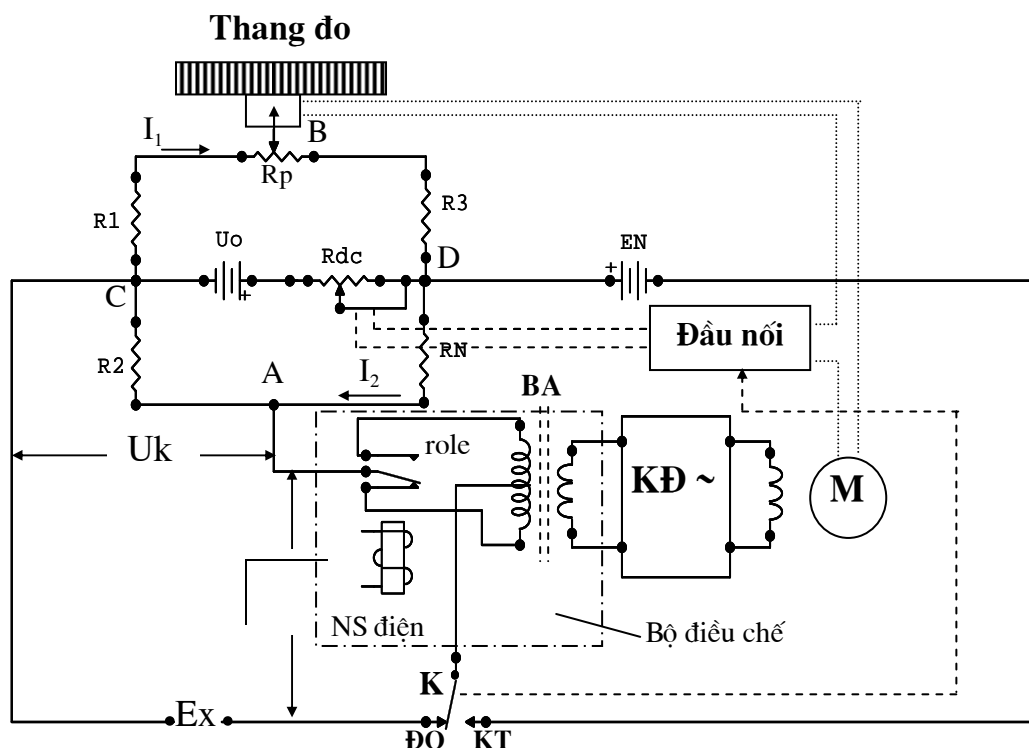
+ Giữ nguyên R_{dc} và chuyển K sang vị trí 2, điều chỉnh con trượt của điện trở mẫu để chỉ thị về zero.

$$\text{Khi đó: } U_x = U_k = I_p.R_k = \frac{E_N}{R_N}.R_k$$

Chú ý: trên thực tế, người ta thường sử dụng điện thế kế một chiều tự động cân bằng (để đo sức điện động của các cặp nhiệt ngẫu đo nhiệt độ)

Sơ đồ mạch của điện thế kế một chiều tự động cân bằng:

Trong đó:



R_N, E_N là điện trở và nguồn điện mẫu có độ chính xác cao

U_0 là nguồn điện áp ổn định

Động cơ thuận nghịch hai chiều để điều chỉnh con chạy của R_p và R_{dc}

Bộ điều chế làm nhiệm vụ biến đổi điện áp một chiều (ΔU) thành điện áp xoay chiều để điều khiển động cơ

Hoạt động:

+ Trước khi đo, khoá K được đặt ở vị trí KT (kiểm tra) khi đó dòng I_2 qua điện trở mẫu R_N và $\Delta U = E_N - I_2.R_N$

ΔU qua bộ điều chế để chuyển thành tín hiệu xoay chiều (role được điều khiển bởi nam châm điện nên có tần số đồng / cắt phụ thuộc vào dòng chạy trong nam châm điện). Tín hiệu xoay chiều này thường có giá trị rất nhỏ nên phải qua bộ khuếch đại để tăng tới giá trị đủ lớn có thể điều khiển động cơ thuận nghịch hai chiều. Động cơ này quay và kéo con chạy của Rđc để làm thay đổi I_2 tới khi $\Delta U = 0$. Đồng thời nó cũng kéo con trượt của Rp về vị trí cân bằng.

+ Khi K ở vị trí ĐO ta có: $\Delta U = E_x - U_k$

với $U_k = I_1 (R_1 + R_{p1}) - I_2 \cdot R_2$

Nếu $E_x > U_k$ thì động cơ sẽ kéo con chạy để tăng U_k tới khi $\Delta U = 0$

Nếu $E_x < U_k$ thì động cơ sẽ kéo con chạy để giảm U_k tới khi $\Delta U = 0$

Vị trí của con chạy và kim chỉ sẽ xác định giá trị của E_x

Ưu điểm của điện thế kế một chiều tự động cân bằng là tự động trong quá trình đo và có khả năng tự ghi kết quả trong một thời gian dài

3. Điện thế kế xoay chiều

Nguyên tắc hoạt động chung giống như điện thế kế một chiều, nghĩa là, cũng so sánh điện áp cần đo với điện áp rơi trên điện trở mẫu khi có dòng công tác chạy qua. Tuy nhiên, do không sử dụng pin mẫu mà sử dụng dòng xoay chiều nên việc điều chỉnh cho U_x và U_k bằng nhau là rất phức tạp.

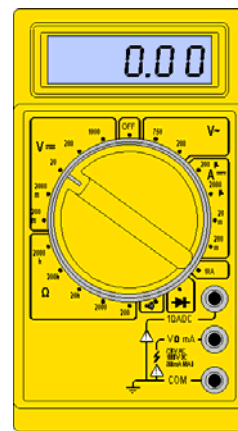
Muốn U_x và U_k cân bằng nhau thì phải thỏa mãn 3 điều kiện:

- + U_x và U_k cùng tần số
- + U_x và U_k bằng nhau về trị số
- + U_x và U_k ngược pha nhau (180°)

V. VÔN KẾ SỐ

Vôn kế số là dụng cụ chỉ thị kết quả bằng con số mà không phụ thuộc vào cách đọc của người đo. Tùy thuộc vào phương pháp biến đổi người ta phân thành:

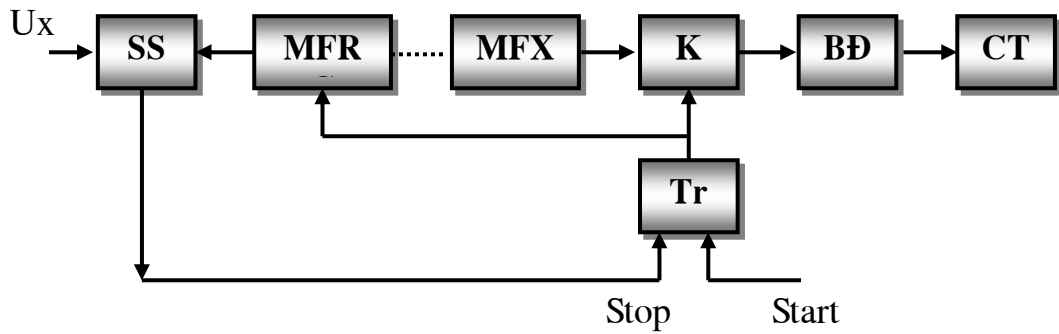
- + Vôn kế số chuyển đổi thời gian
- + Vôn kế số chuyển đổi tần số
- + Vôn kế số chuyển đổi bù



1. Vôn kế số chuyển đổi thời gian

Nguyên tắc hoạt động: Biến đổi điện áp cần đo (U_x) thành khoảng thời gian (t) sau đó lắp đầy khoảng thời gian bằng các xung có tần số chuẩn (f_0). Bộ đếm được dùng để đếm số lượng xung (N) tỉ lệ với U_x để suy ra U_x .

Sơ đồ khối:



Trong đó:

SS: Bộ so sánh

MFR: mạch phát tín hiệu răng cưa

MFX: mạch phát xung chuẩn tần số f_0

Trigo: mạch lật

K: Khóa điện tử được điều khiển bởi trigo

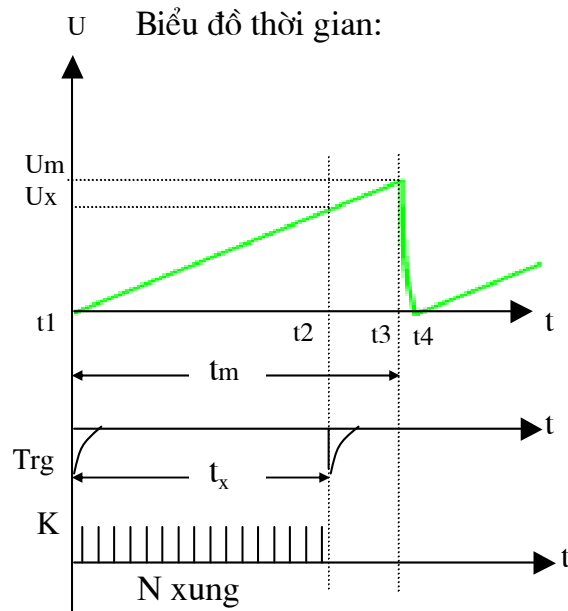
BĐ: bộ đếm

CT: bộ chỉ thị số (bao gồm cả mạch mã hoá, giải mã và hiển thị)

Hoạt động:

Khi mở máy (Start) xung khởi động tác động lên Trigo để mở khoá K và khởi động MFRC làm việc.

Tại thời điểm t_1 , K mở thông để đưa xung tần số chuẩn từ MFX tới bộ đếm và chỉ thị số. Đồng thời, MFRC đưa điện áp mẫu U_x đến bộ so sánh để so sánh với điện áp cần đo.



Tới thời điểm t_2 khi $U_x = U_k$, mạch so sánh đưa xung Stop tới trigo, trigo chuyển trạng thái làm đóng khoá K.

Trong suốt thời gian khoá K mở (từ t_1 đến t_2) bộ đếm đếm được N xung

$$N = \frac{t_2 - t_1}{T_0}$$

$$\Rightarrow N = f_0 \cdot t_x$$

với T_0 là chu kỳ của xung chuẩn

$f_0 = 1 / T_0$ tần số của xung chuẩn

$t_x = t_2 - t_1$ thời gian đóng mở của khoá K

Mặt khác, từ biểu đồ điện áp ta có:

$$\frac{t_x}{t_m} = \frac{U_x}{U_m}$$

$$\Rightarrow U_x = t_x \cdot \frac{U_m}{t_m} = \frac{N \cdot U_m}{f_0 \cdot t_m} = C \cdot N$$

với t_m : thời gian lớn nhất để $U_k = U_m$

U_m : điện áp lớn nhất của xung do MFRC phát ra

Từ biểu thức trên ta thấy U_x tỉ lệ với số xung đếm được (C là hằng số)

Chú ý: sai số của dụng cụ chủ yếu là do:

+ Sai số lượng tử phụ thuộc vào t_x / T_0

+ Sai số do MFRC không ổn định (tức làm thay đổi U_m và t_m , nghĩa là thay đổi hằng số C)

Thông thường Vôn met loại này có sai số $\pm 0,05\%$

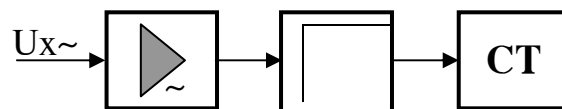
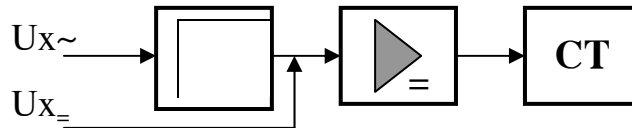
2. Vôn mét số chuyển đổi tần số

Nguyên tắc: Biến đổi điện áp cần đo U_x thành tần số f_x , sau đó đo tần số f_x để suy ra U_x .

VI. VÔN MET VÀ AMPE MET ĐIỆN TỬ TƯƠNG TỰ

Ngày nay, nhờ sự phát triển của Kỹ thuật điện tử, các dụng cụ được kết hợp giữa các bộ khuếch đại (transistor hoặc khuếch đại thuật toán) với các chỉ thị cơ điện để khắc phục các nhược điểm của dụng cụ cơ điện thuần túy. Khi đó sẽ làm tăng độ nhạy, tăng điện trở đầu vào và có cấu trúc nhỏ gọn. Các thiết bị như vậy gọi là các thiết bị điện tử.

Sơ đồ khối của Vôn met và ampe met điện tử như sau:



Sơ đồ a) có thể đo dòng một chiều hoặc xoay chiều tần số từ 20Hz đến hàng MHz, tuy nhiên, độ ổn định của sơ đồ kém.

Sơ đồ b) có dải tần hạn chế nhưng tính ổn định cao.

1. Vôn met bán dẫn một chiều

Giả sử cho mạch như hình bên

$U_{cc} = 20V$; $R_p = 9k\Omega$; $R_{ct} = 0,3k\Omega$;

$h_{FE} = 100$

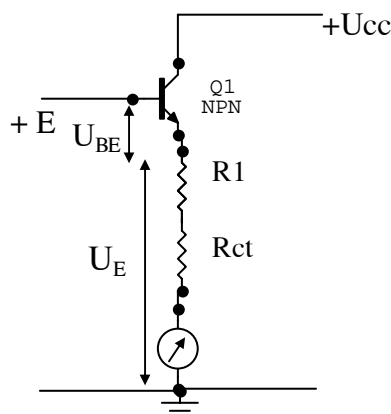
Chỉ thị thuộc loại TĐNCVC có ĐLTT là 1mA.

Xác định E là điện áp cần đo.

Rõ ràng qua chỉ thị ta sẽ xác định được dòng $I_E = I_{ct}$

$$\Rightarrow E = U_{BE} + U_E = U_{BE} + I_{ct}(R_p + R_{ct})$$

$$\Rightarrow E = 0,7 + 9,3 \cdot 10^3 \cdot I_{ct}$$



Điện trở vào R_v của mạch trên có thể tính như sau: $R_v = \frac{E_{max}}{I_B_{max}}$

ứng với ĐLTT ta có $I_{ct} = 1mA \Rightarrow E_{max} = 0,7 + 9,3 \cdot 10^3 \cdot 1 \cdot 10^{-3} = 10V$

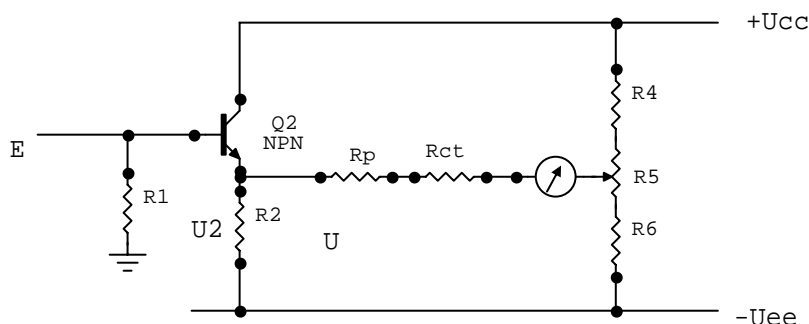
và khi đó $I_B_{max} = \frac{I_E}{h_{FE}} = \frac{1mA}{100} = 10\mu A \Rightarrow R_v = \frac{10}{10^{-5}} = 10^6 \Omega$

Vậy nếu sử dụng làm Vôn kế thì mạch có điện trở vào khá lớn.

Tuy nhiên, sự bất ổn của U_{BE} khi nhiệt độ và dòng vào thay đổi sẽ gây sai số cho Vôn kế, do đó người ta thường sử dụng các sơ đồ sau đây:

Trong đó:

$$U_{cc} = +12V$$



$$U_{ee} = -12V$$

R1 đảm bảo cho Bazo ở thế đất khi điện áp vào bằng 0

R4, R5 và R6 là bộ phân áp có U_p điều chỉnh được

R_p là điện trở phụ mở rộng thang đo

+ Khi $E = 0$ ta có:

$$U_B = 0$$

$$\Rightarrow U_E = U_B - U_{BE} = -U_{BE}$$

$$U_{R2} = U_E - U_{ee} = -U_{BE} - 12$$

Chiết áp R5 được điều chỉnh để $U_p = -U_{BE}$ khi đó $U = U_E - U_p = 0$ (kim chỉ về vị trí 0). Giữ nguyên vị trí của con chạy

+ Khi $E \neq 0$ ta có:

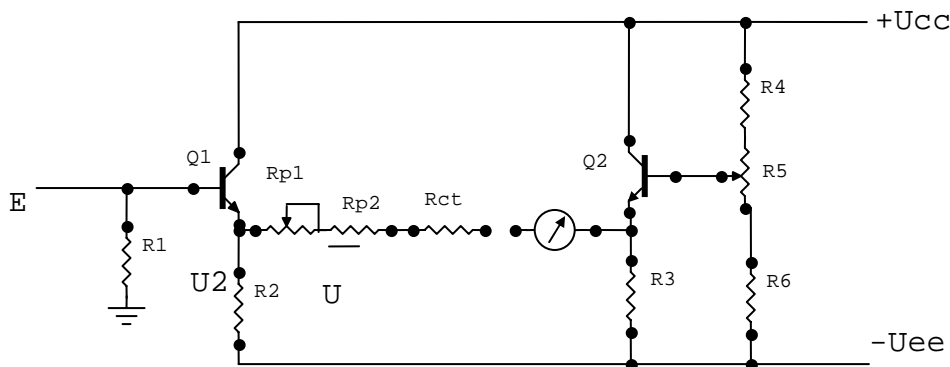
$$U_B = E$$

$$\Rightarrow U_E = U_B - U_{BE} = E - U_{BE}$$

$$\Rightarrow U = U_E - U_p = E - U_{BE} - (-U_{BE}) = E$$

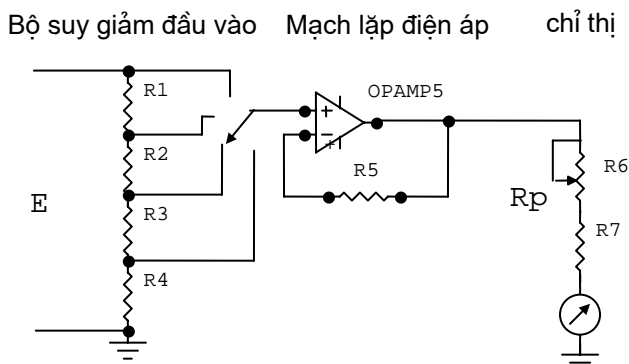
như vậy kim lệch ở vị trí tương ứng với giá trị của E

Chú ý: ngoài cách trên ra người ta còn có thể mắc transistor có cực B nối với con chạy của R5 để giữ nguyên giá trị U_p ở một giá trị thích hợp, hoặc có thể sử dụng các bộ khuếch đại vi sai hoặc mắc FET ở đầu vào để tăng điện trở đầu vào. ví dụ như sơ đồ dưới đây:

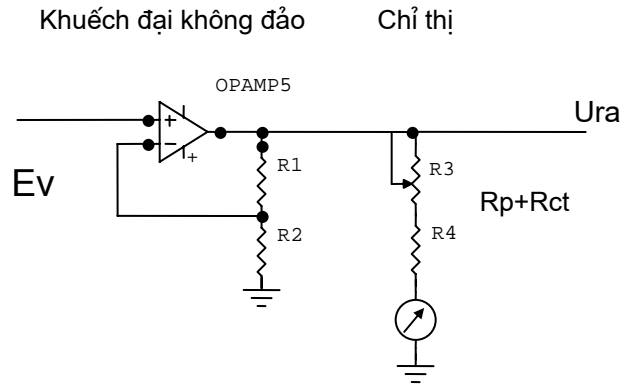


2. Vôn met điện tử một chiều dùng IC KĐT

ví dụ sơ đồ của một Vôn met lặp lại điện áp, sử dụng IC có hệ số khuếch đại 200.000. Điện áp trực tiếp tác động ở đầu vào không đảo lớn nhất là $E = 1V$



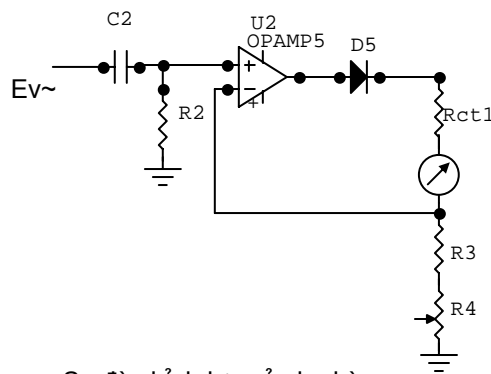
Để đo các điện áp nhỏ hơn người ta sử dụng vôn met khuếch đại như hình sau:



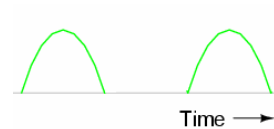
3. Vôn met điện tử xoay chiều

Thông thường các bộ chỉ thị của Vôn mét điện tử là cơ cấu từ điện, nghĩa là có tính phân cực. Do đó khi cần đo điện áp xoay chiều có thể sử dụng các mạch chỉnh lưu trước khi đưa vào các dụng cụ đo. Chỉnh lưu có thể thực hiện chỉnh lưu nửa chu kỳ và cả chu kỳ. Dưới đây là một số ví dụ:

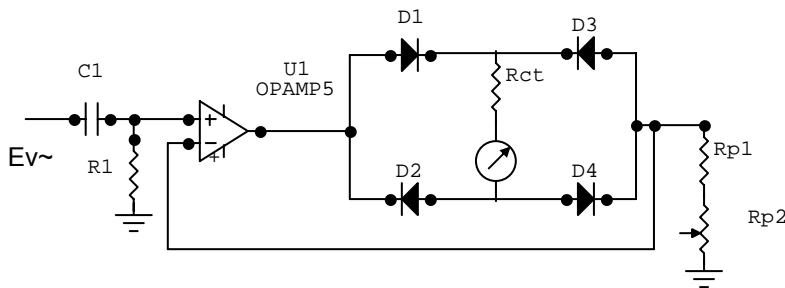
Sơ đồ chỉnh lưu nửa chu kỳ



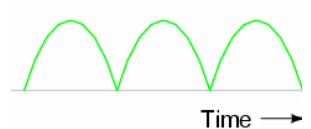
Dòng máy đo:



Sơ đồ chỉnh lưu cả chu kỳ



Dòng máy đo:



Nguyên tắc làm việc của Vôn met điện tử xoay chiều hoàn toàn giống như Vôn met điện tử một chiều. Đặc điểm và dải đo cũng tương tự như loại dụng cụ một chiều. Tuy nhiên, nhược điểm của các dụng cụ này là độ chính xác không cao, dải tần hẹp, độ ổn định thấp do đặc tính phi tuyến của các diode và ảnh hưởng của nhiệt độ môi trường.

CHƯƠNG 5:

ĐO CÔNG SUẤT

I. KHÁI NIỆM CHUNG

Công suất là đại lượng cơ bản của các hiện tượng và quá trình vật lý nói chung và của các hệ thống điện tử nói riêng, do vậy việc xác định công suất là phép đo quan trọng và phổ biến.

Trong thực tế, người ta phân công suất thành các loại như sau:

- + Công suất thực (công suất hữu công): P
- + Công suất phản kháng (công suất vô công): Q
- + Công suất biểu kiến (công suất danh định): S

Dải đo của công suất từ 10^{-20} W đến 10^{10} W và dải tần từ 0 tới 10^9 Hz

* Đối với mạch điện một chiều công suất thực P được tính theo một trong các công thức sau đây:

$$P = U.I \quad P = I^2.R \quad P = U^2 / R \quad P = k.q$$

Trong đó: I là dòng trong mạch
 U là điện áp rơi trên phụ tải có điện trở R
 q là lượng nhiệt toả ra trên phụ tải trong một đơn vị thời gian
 k là hệ số

* Đối với mạch điện xoay chiều một pha

$$P = \frac{1}{T} \int_0^T p dt = \frac{1}{T} \int_0^T u.i dt$$

trong đó: p, u, i là các giá trị tức thời của công suất, áp và dòng
 T là chu kỳ

Như vậy công suất tác dụng trong mạch xoay chiều một pha được xác định như là một giá trị trung bình của công suất trong một chu kỳ T

Nếu dòng điện và điện áp có dạng hình sin thì công suất được tính theo công thức:

$$P = U.I.\cos\varphi \quad Q = U.I.\sin\varphi \quad S = U.I$$

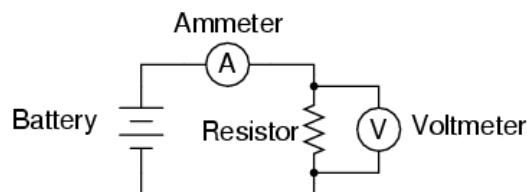
Trong đó: U, I là các giá trị hiệu dụng
 φ là góc lệch pha giữa dòng và áp trên phụ tải
 $\cos\varphi$ được gọi là hệ số công suất

II. DỤNG CỤ ĐO CÔNG SUẤT TRONG MẠCH MỘT PHA

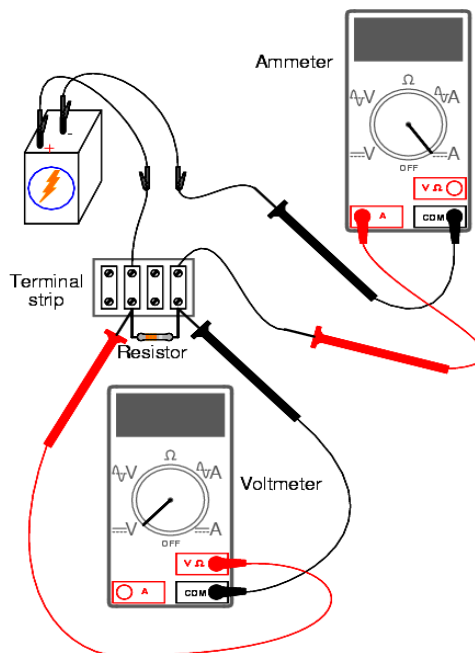
Từ công thức tính P ta có thể thấy ngay rằng để đo công suất của mạch một chiều trên phụ tải R thì có thể sử dụng các cặp dụng cụ như sau:

- + Ampe kế và Vôn kế

Khi đó $P = U.I$ với U và I là kết quả chỉ thị trên Vôn kế và Ampe kế



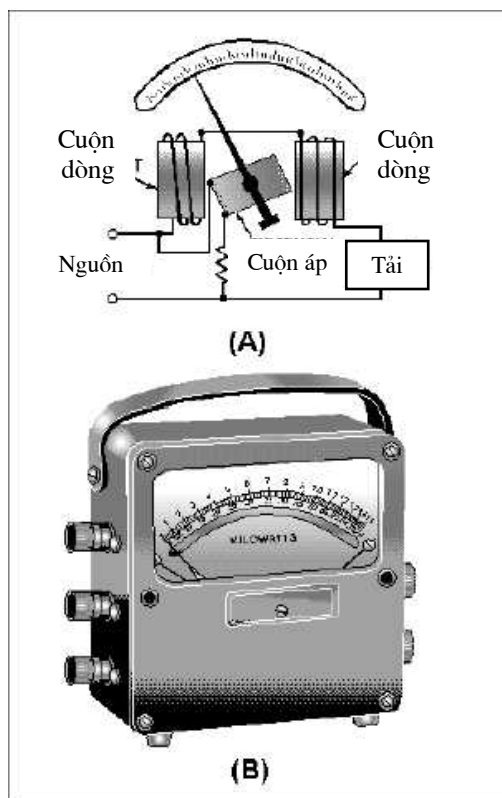
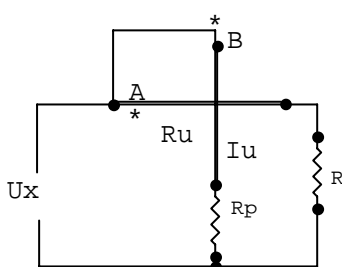
+ Ampe kế và Ohm kế
 Khi đó $P = I^2.R$
Chú ý: Phép đo R thực hiện khi không nối nguồn (đo nguội)
 + Vôn kế và Ohm kế
 Khi đó $P = U^2/R$
 Tuy nhiên, do sử dụng nhiều dụng cụ nên sai số của phép đo khá lớn. Trên thực tế người ta sử dụng cách đo trực tiếp công suất bằng đồng hồ Oat kế (Wattmeter). Dưới đây là một số loại Oat kế phổ biến đo công suất một chiều và xoay chiều một pha.



1. Oat kế điện động

Oat kế điện động (hoặc sắt điện động) là dụng cụ cơ điện để đo công suất thực trong mạch điện một chiều hoặc xoay chiều một pha. Cấu tạo chủ yếu của Oat kế điện động là cơ cấu chỉ thị điện động.

Hình bên là cấu tạo về mặt Nguyên tắc và hình dạng thực tế của một oat kế.



Hoạt động: xét sơ đồ Nguyên tắc của Oat kế điện động như hình trên

- A là cuộn dây tĩnh mắc nối tiếp với điện trở tải R
- B là cuộn dây động mắc song song với nguồn cung cấp
- Rp là điện trở phụ
- Ru là điện trở của bản thân cuộn động

Khi có điện áp U đặt lên cuộn dây động (tức là dòng qua cuộn động là I_2 tỉ lệ với U) và dòng điện I đi qua phụ tải R (tức là dòng qua cuộn tĩnh I_1 chính là dòng I). Sự tương tác giữa các trường từ được tạo ra bởi các cuộn dây sẽ làm kim của Oatmet lệch đi một góc α

* Đối với mạch điện một chiều, theo công thức tính góc lệch của dụng cụ điện động ta có:

$$\alpha = \frac{1}{D} \cdot I_1 \cdot I_2 \cdot \frac{dM_{12}}{d\alpha}$$

trong đó:

$$I_1 = I$$

$$I_2 = \frac{U}{R_u + R_p}$$

$$g/s : \frac{dM_{12}}{d\alpha} = const$$

$$\Rightarrow \alpha = K.U.I = K.P$$

$$K = \frac{1}{D.(R_u + R_p)} \cdot \frac{dM_{12}}{d\alpha} = const$$

Với:

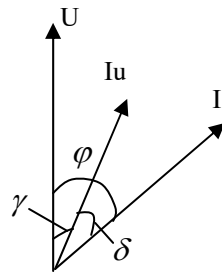
D: momen cản riêng của lò xo phản kháng

I_1, I_2 : dòng qua cuộn tĩnh và cuộn động

M_{12} : hỗ cảm giữa 2 cuộn dây

K được gọi là hệ số của Oat met với dòng một chiều

* Đối với mạch điện xoay chiều ta có:



$$\alpha = \frac{1}{D} \cdot I \cdot I_u \cdot \frac{dM_{12}}{d\alpha} \cos \delta$$

$$I_u = \frac{U}{R_u + R_p} \cdot \cos \gamma$$

$$\delta = \varphi - \gamma$$

$$\Rightarrow \alpha = \frac{1}{D} \cdot \frac{U \cdot I}{R_u + R_p} \cdot \cos \gamma \cdot \cos(\varphi - \gamma)$$

Nếu $\varphi = \gamma \Rightarrow \alpha = K.U.I \cdot \cos \varphi = K.P$, nghĩa là số chỉ của Oatmet tỉ lệ với công suất tiêu thụ trên phụ tải.

Chú ý:

+ Do Oatmet điện động có cực tính nên khi đảo pha của 1 trong 2 cuộn dây Oatmet sẽ quay ngược, vì vậy, các cuộn dây được đánh dấu (*). Khi nối các đầu dây cần nối các đầu dây có dấu (*) với nhau.

+ Oatmet điện động thường có nhiều thang đo theo dòng và áp. Giới hạn đo theo dòng là 5A và 10A, theo áp là 150V và 300V

+ Dải tần số từ 0 tới KHz

+ Độ chính xác đạt 0,1 tới 0,2% với tần số dưới 200Hz

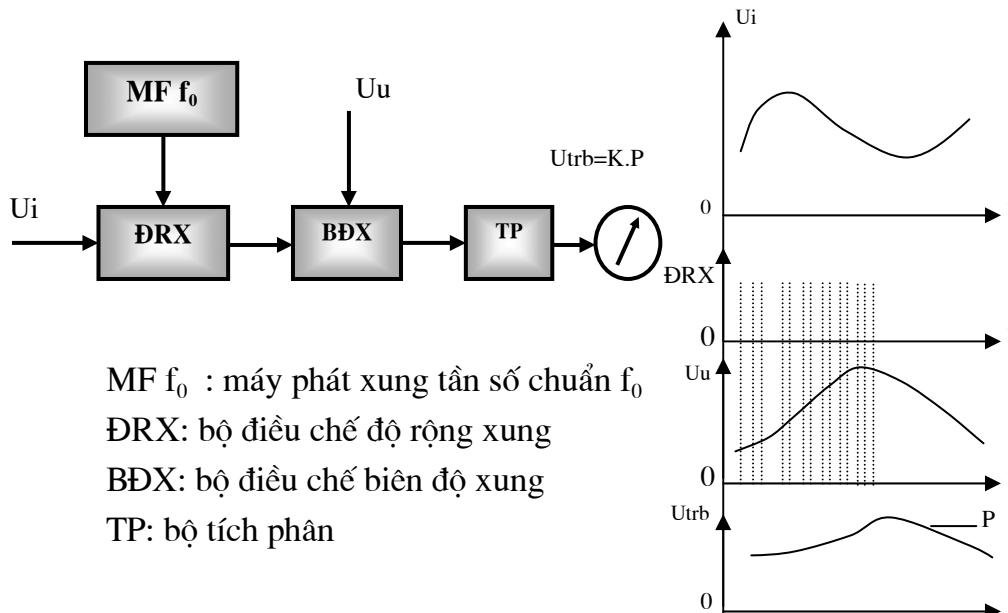
2. Đo công suất bằng phương pháp điều chế tín hiệu

Nguyên tắc:

Giả sử U_u là tín hiệu tỉ lệ với điện áp U rơi trên phụ tải và U_i tỉ lệ với dòng điện I chạy qua phụ tải. Khi đó phương pháp điều chế tín hiệu dựa vào việc nhân các tín hiệu U_u và U_i trên cơ sở điều chế hai lần tín hiệu xung là điều chế độ rộng xung (ĐRX) và biên độ xung (BĐX). Dưới đây là sơ đồ cấu trúc của Oatmet làm việc trên phương pháp điều chế tín hiệu và biểu đồ thời gian của nó.

Hoạt động:

Máy phát tần số chuẩn (MF f_0) tạo ra các xung có biên độ và độ rộng như



- MF f_0 : máy phát xung tần số chuẩn f_0
- ĐRX: bộ điều chế độ rộng xung
- BĐX: bộ điều chế biên độ xung
- TP: bộ tích phân

nhau, các xung này được đưa vào bộ biến đổi độ rộng xung. Khi đó độ rộng xung sẽ phụ thuộc vào biên độ điện áp của U_i . Đầu ra của bộ điều chế có các xung với độ rộng

$t_i = k_1 \cdot U_i$. Dãy xung sau khi được điều chế độ rộng xung sẽ được điều chế biên độ nhờ U_u , do đó diện tích của mỗi xung đầu ra sẽ tỉ lệ với công suất tức thời theo biểu thức sau:

$$S(t) = k_2 \cdot U_u \cdot t_i = k_1 \cdot k_2 \cdot U_u \cdot U_i = K \cdot U_u \cdot U_i$$

Như vậy, đầu ra của bộ tích phân tỉ lệ với công suất trung bình tiêu thụ trên tải $U_{trb} = K.P$

Oat met loại này có sai số khoảng $\pm 0,1\%$

3. Oatmet nhiệt điện

Các dụng cụ đo dùng cặp nhiệt điện có thể hoạt động ở tần số rất cao, do đó người ta dùng cặp nhiệt điện để chế tạo Oatmet đo công suất ở khu vực tần số ngoài khoảng đo của Oatmet điện động.

Mạch cơ bản của Oatmet nhiệt điện như hình dưới đây.

Trong đó: Biến áp có điện áp thứ cấp tỉ lệ với điện áp U và tạo ra dòng i_u tỉ lệ với U và biến dòng có dòng thứ cấp tỉ lệ với dòng điện I và tạo dòng i_i tỉ lệ với dòng tải I .

Với sơ đồ như trên ta có dòng đốt nóng R1 là $(i_i + i_u)$ và dòng đốt nóng R2 là $(i_i - i_u)$

Theo công thức của cặp nhiệt điện ta có:

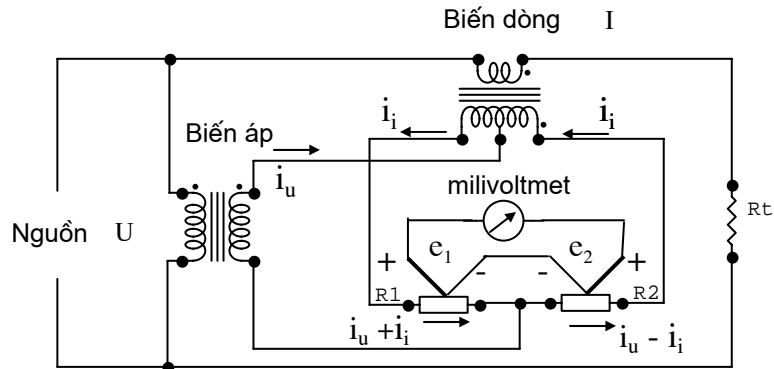
$$e_1 = k \cdot (i_i + i_u)^2 \quad \text{và} \quad e_2 = k \cdot (i_i - i_u)^2$$

(giả sử 2 cặp nhiệt điện có hệ số k như nhau)

Số chỉ của milivonmet khi đó là $E_{ra} = e_1 - e_2 = 4k i_u i_i$

Do bộ biến đổi nhiệt có quán tính nhiệt cao nên loại bỏ thành phần xoay chiều ta sẽ có:

$$E_{ra} = K.U.I.\cos\varphi = K.P$$



Oatmet nhiệt điện có sai số cơ bản là $\pm 1\%$ với thang đo điện áp từ 10mV – 300V; dòng điện từ 100 μ A – 3mA; $\cos\varphi = 0,1 - 1$; tần số hoạt động từ 200Hz-100kHz

4. Oatmet dùng chuyển đổi Hall

Bộ chuyển đổi Hall là 1 mạng 4 cực được chế tạo dưới dạng một tấm mỏng bằng bán dẫn. T – T là 2 cực dòng và X – X là 2 cực áp. Khi đặt vuông góc với bề mặt chuyển đổi 1 từ trường thì xuất hiện ở hai đầu X – X một thế điện động Hall được tính theo công thức sau:

$$E_x = k_x.B.i_x$$

Với k_x là hệ số mà giá trị của nó phụ thuộc vào vật liệu, kích thước và hình dáng của chuyển đổi, nhiệt độ của môi trường và giá trị của từ trường.

B là độ từ cảm của từ trường

i_x là dòng qua tải

Như vậy, thế điện động Hall sẽ tỉ lệ với công suất nếu như 1 trong 2 đại lượng trên (ví dụ là B) tỉ lệ thuận với điện áp u còn dòng i_x là dòng đi qua phụ tải.

* Oatmet sử dụng chuyển đổi Hall

Cho chuyển đổi vào khe hở của nam châm điện. Hướng của từ trường như hình vẽ (đường gạch – gạch). Dòng qua cuộn hút L chính là dòng qua phụ tải. Dòng qua 2 cực T – T tỉ lệ với điện áp đặt lên phụ tải (load). Rmultiplier (điện trở phụ) để hạn chế dòng.

Milivonke để xác định áp giữa hai cực áp X - X

Khi đó thế điện động Hall được tính như sau:

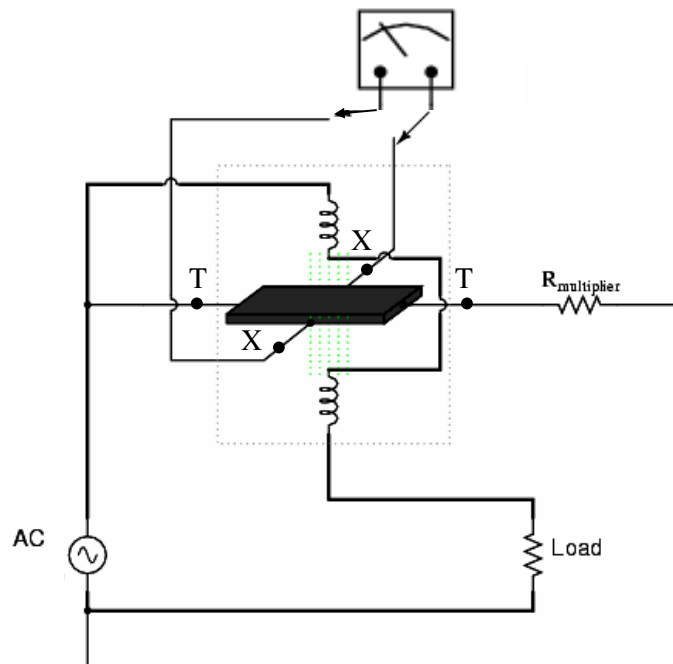
$$e_x = k.u.i = k.P$$

Trong đó:

e_x được xác định bởi milivon kế; k là hệ số tỉ lệ

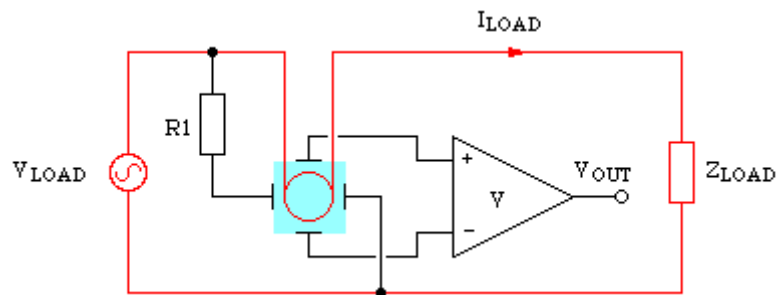
Do đó có thể suy ra giá trị của công suất P là: $P = e_x/k$

Hình dưới đây là sơ đồ của một oatmet sử dụng chuyển đổi Hall



Nhân xét: Oatmet dùng chuyển đổi Hall có khả năng đo công suất xoay chiều với tần số lên tới hàng MHz; hơn nữa, cơ cấu này không có quán tính, cấu tạo đơn giản, bền và độ tin cậy cao. Tuy nhiên, sai số do nhiệt cũng khá lớn.

Trên thực tế để tăng độ nhạy và khuếch đại thế điện động Hall người ta mắc thêm vào sơ đồ một bộ KĐTT như hình sau:



CHƯƠNG 6:

ĐO TẦN SỐ VÀ GÓC PHA

I. KHÁI NIỆM CHUNG

Tần số và góc pha là các đại lượng đặc trưng cho các quá trình dao động có chu kỳ.

Phép đo tần số sử dụng tần số chuẩn có thể đạt độ chính xác cao nhất so với các phép đo khác ($10^{-13} - 10^{-12}$)

+ Chu kỳ T(s) là khoảng thời gian nhỏ nhất mà giá trị của tín hiệu lặp lại độ lớn của nó và thoả mãn phương trình:

$$U(t) = U(t + T)$$

+ Tần số f(Hz) được xác định bởi số chu kỳ lặp lại của tín hiệu trong một đơn vị thời gian.

+ Tần số góc của tín hiệu được xác định bởi biểu thức: $\omega = 2\pi f$

Tần số, góc pha và chu kỳ liên quan với nhau theo biểu thức:

$$\varphi = \frac{\tau}{T} \cdot 2\pi$$

với τ là khoảng thời gian chênh lệch giữa hai tín hiệu

Do vậy việc đo tần số và góc pha được quy về đo tần số và khoảng thời gian.

Dụng cụ để đo độ lệch pha giữa các tín hiệu người ta gọi là *fazomet hay fazo kế*

Dụng cụ để đo tần số được gọi là *tần số kế*. Để đo tần số ta có thể thực hiện theo 2 phương pháp là biến đổi thẳng và phương pháp so sánh.

Đo tần số bằng phương pháp biến đổi thẳng bao gồm các loại sau:

+ *Tần số kế cơ điện tương tự* (tần số kế điện từ, điện động, sắt điện động). Loại tần số kế này dùng để đo tần số trong khoảng từ 20Hz – 2,5kHz với cấp chính xác không cao (0,2; 0,5; 1,5 và 2,5) và tiêu thụ điện năng khá lớn

+ *Tần số kế điện dung tương tự* để đo tần số trong dải từ 10Hz – 500kHz

+ *Tần số kế chỉ thị số* có thể đo khá chính xác tần số của tín hiệu xung và tín hiệu đa hài trong dải tần từ 10Hz – 50GHz. Ngoài ra nó còn được sử dụng để đo tỉ số giữa các tần số, chu kỳ, độ dài xung và khoảng thời gian.

Đo tần số bằng phương pháp so sánh bao gồm:

+ *Tần số kế trộn tần* dùng để đo tần số của các tín hiệu xoay chiều, tín hiệu điều chế biên độ trong khoảng 100kHz – 20GHz

+ *Tần số kế cộng hưởng* để đo tần số trong dải tần 50kHz – 10GHz

+ *Cầu xoay chiều phụ thuộc vào tần số* để đo tần số trong khoảng 20Hz – 20kHz

+ *Máy hiện sóng (oscilloscope)* để so sánh tần số cần đo với tần số của máy phát chuẩn, dải tần đo có thể từ 10Hz – 100MHz (loại hiện đại nhất hiện nay có thể lên tới 500MHz)

Dưới đây là một số loại tần số kế và fazomet thông dụng nhất

II. ĐO TẦN SỐ VÀ PHA BẰNG PHƯƠNG PHÁP BIẾN ĐỔI THẲNG

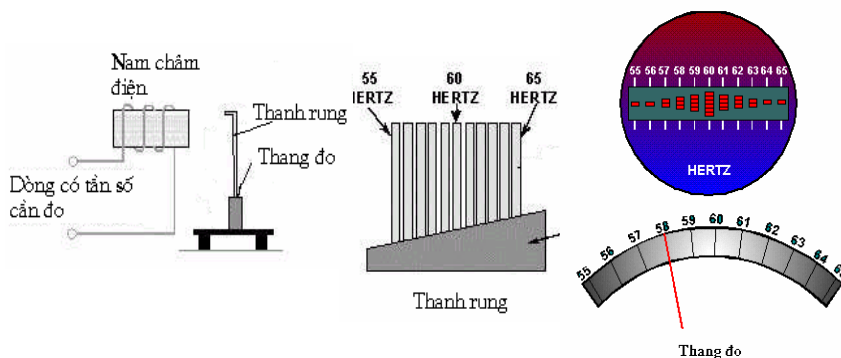
1. Tần số kế cộng hưởng điện từ

Cấu tạo:

+ Nam châm điện

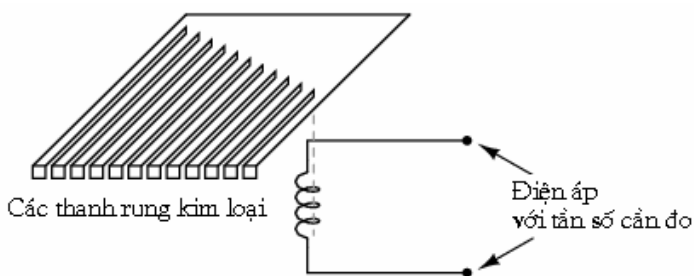
+ Thanh rung bằng các lá thép có tần số cộng hưởng riêng. Một đầu của thanh rung bị gắn chặt còn một đầu dao động tự do. Tần số dao động riêng của mỗi thanh bằng 2 lần tần số cần đo.

+ Thang đo khắc độ theo tần số, có thể dạng đĩa hoặc dạng thanh



Hoạt động:

Dưới tác động của từ trường tạo ra bởi nam châm điện các thanh rung bị hút vào nam châm 2 lần trong một chu kỳ của dòng đưa vào nam châm, do đó tạo nên dao động với tần số gấp 2 lần tần số của dòng đưa vào nam châm. Khi thanh rung có tần số dao động riêng bằng 2 lần tần số cần đo thì nó sẽ dao động với biên độ lớn nhất (hiện tượng cộng hưởng xảy ra) và qua đó xác định được tần số cần đo.



Ưu điểm: Cấu tạo đơn giản, rẻ tiền và tin cậy

Nhược điểm: Dải tần đo rất hẹp (45 – 55Hz), (55 – 65Hz) 0 và (450 – 550Hz)

Sai số lớn $\pm 1,5\% \div 2,5\%$

Không thể sử dụng ở nơi có độ rung lớn hoặc thiết bị đang di chuyển.

2. Tần số kế cơ điện

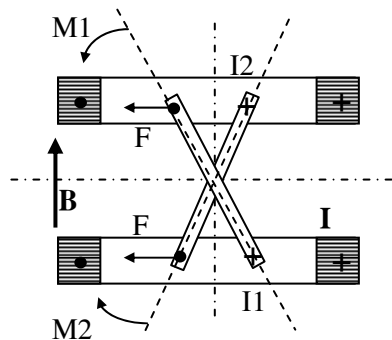
a. Tần số kế và Fazo kế điện động

Đây là dụng cụ đo tần số dựa vào cơ cấu logomet điện động. Logomet điện động có cấu tạo và Nguyên tắc hoạt động như sau:

Phần động gồm 2 cuộn dây B1, B2 gắn với nhau một góc cố định γ . Dòng điện I_1, I_2 đi vào B1, B2

Phần tĩnh gồm 1 cuộn dây A được tách thành 2 phần nối tiếp. Dòng điện I đi vào A.

Hai cuộn động sẽ quay trong từ trường B do cuộn tĩnh tạo ra tùy theo lực tương tác được sinh ra giữa B và dòng chạy trong cuộn động. Giả sử chiều dòng điện chạy trong các cuộn dây như hình vẽ thì lực đẩy chính là lực sinh ra momen quay M1 và lực điều khiển là lực sinh ra momen cản M2. Vì hai cuộn động được gắn cố định với nhau nên khi momen cân bằng momen quay cuộn động sẽ dừng, nghĩa là kim chỉ sẽ đạt vị trí cân bằng.



ở vị trí cân bằng ta có: $\alpha = F\left(\frac{I_1}{I_2} \cdot \frac{\cos(I, I_1)}{\cos(I, I_2)}\right)$

vậy α tỉ lệ với tỉ số 2 dòng chạy trong 2 cuộn động (I_1 / I_2) và $\cos(I, I_1)$; $\cos(I, I_2)$

Nhược điểm: logomet điện động có độ nhạy thấp.

Để tăng độ nhạy cho cơ cấu người ta cho thêm lõi thép vào và gọi cơ cấu là chỉ thị sắt điện động.

Cấu tạo của tần số kế điện động

Cuộn tĩnh A nối với cuộn động B2 nên $I_2 = I$ và góc $(I, I_2) = 0$

(R_2, L_2, C_2) được chọn để cộng hưởng điện áp với tần số fxo là giá trị trung bình của dải tần cần đo.

$$f_{xo} = \frac{1}{2\pi\sqrt{L_2.C_2}}$$

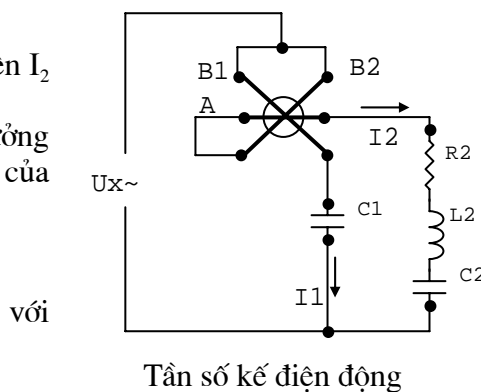
$$\Rightarrow \alpha = F\left(\frac{I_1}{I_2} \cdot \frac{\cos\psi_1}{\cos\psi_2}\right)$$

ψ_1 là góc $(I, I_1) = (I_2, I_1)$

ψ_2 là góc $(I, I_2) = 0$

Với các phân tử như trong mạch ta sẽ có $\alpha = F'(f_x^2)$, nghĩa là góc lệch của dụng cụ là một hàm của tần số, do đó thang đo có thể khắc độ trực tiếp theo thứ nguyên của tần số là Hz.

Tần số kế có giới hạn đo từ 45Hz – 55Hz; sai số $\pm 1,5\%$ và có thể chế tạo dụng cụ đo tần số cao hơn đến 2500Hz



*** Fazomet điện động**

Fazomet điện động là dụng cụ đo góc pha và hệ số công suất cosφ sử dụng cơ cấu chỉ thị logomet điện động.

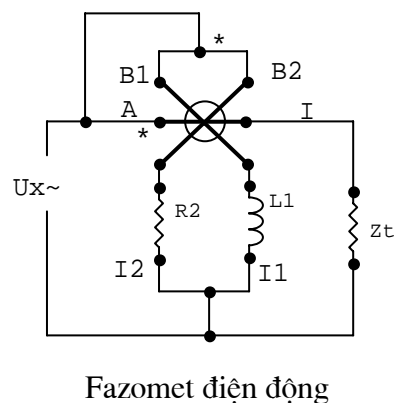
Sơ đồ Nguyên tắc như hình bên

Bằng cách chọn giá trị linh kiện phù hợp ta sẽ có

$$\alpha = \varphi$$

Như vậy độ lệch của dụng cụ có thể chỉ thị góc pha φ hoặc hệ số cosφ trên thang khắc độ.

Nhược điểm của sơ đồ trên là chỉ dùng cho một cấp điện áp. Khi điện áp thay đổi các thông số của mạch cũng phải thay đổi theo, hơn nữa mạch sử dụng điện cảm L nên cảm kháng phụ thuộc vào tần số và sẽ gây sai số cho kết quả đo. Để khắc phục nhược điểm trên người ta cải tiến mạch như sau:

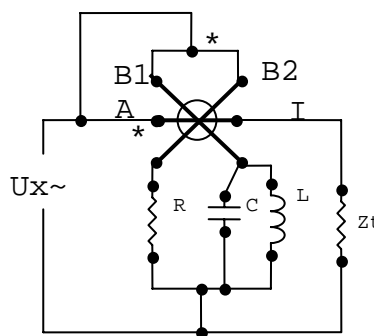


Chia cuộn B1 thành 2 cuộn song song, một cuộn nối với L và một cuộn nối với C. Giá trị của L và C được chọn sao cho $\omega.L = \frac{1}{\omega.C}$

Khi đó nếu tần số thay đổi điện kháng toàn mạch coi như không đổi (vì khi điện kháng của nhánh này tăng, điện kháng của nhánh kia sẽ giảm).

Fazomet điện động thông thường có thông số như sau:

- + Dải tần số từ 50 – 60 Hz (dải tần số công nghiệp)
- + Thang đo φ từ 0 – 360⁰
- + $\cos\varphi$ từ 0 – 1
- + Cấp chính xác từ 0,2 – 0,5



Fazomet điện động cải tiến

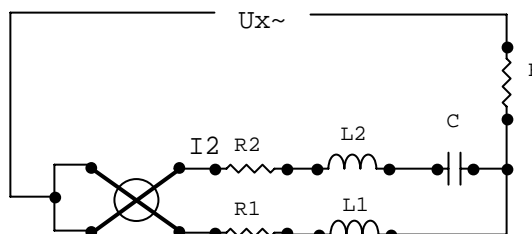
b. Tần số kế điện từ

Đây là dụng cụ đo tần số sử dụng cơ cấu logomet điện từ với hai cuộn dây tĩnh A, B và 2 lõi thép động được gắn trên cùng một trục quay.

Như đã biết, góc lệch của kim chỉ thị tỉ lệ với bình phương tỉ số giữa 2 dòng điện I₁ và I₂ đi vào 2 cuộn dây.

$$\alpha = F\left[\left(\frac{I_1}{I_2}\right)^2\right]$$

Dựa trên cơ sở của logomet điện từ người ta chế tạo tần số kế điện từ, trong đó các cuộn dây được mắc với R, L, C như sơ đồ hình bên. Khi đó trở kháng của các nhánh phụ thuộc vào tần số. Khi tần số thay đổi trở kháng sẽ thay đổi, do đó các dòng I₁, I₂ cũng thay đổi theo và kim sẽ lệch góc α thay đổi theo tỉ số $\frac{I_1}{I_2}$, nghĩa là tỉ lệ với tần số.

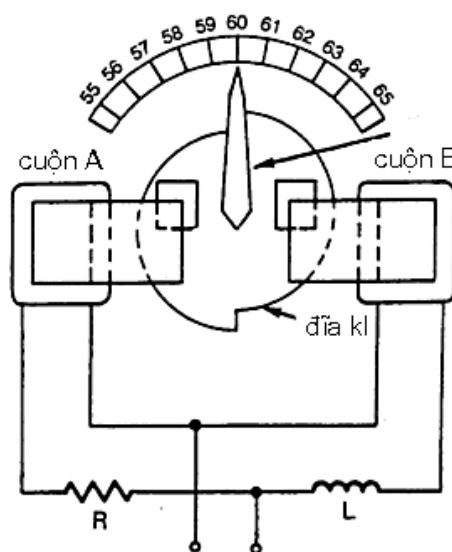


Tần số kế điện t

Dải đo của tần số kế điện từ cũng giống như của tần số kế cơ điện, đó là các dải tần (45Hz – 55Hz), (55 – 65Hz) và (450Hz – 550Hz).

Ngoài ra, người ta còn có thể sử dụng cơ cấu đĩa dịch chuyển để đo tần số như hình bên:

Cho cuộn dây A nối tiếp với một điện trở còn cuộn dây B nối tiếp với một cuộn cảm và cả hai cùng song song với nguồn điện áp cần đo tần số. Hai cuộn dây sẽ tạo ra lực đẩy ngược chiều lên hai nửa đĩa kim loại. Cuộn A đẩy theo chiều kim đồng hồ, cuộn B đẩy ngược chiều kim đồng hồ. Kim sẽ lệch về hướng có lực đẩy nhỏ, nghĩa là



rời xa cuộn có dòng lớn hơn chạy qua. Vì sử dụng điện trở nối tiếp với cuộn A nên dòng sẽ không thay đổi theo tần số như với dòng qua cuộn B. Nghĩa là lực đẩy đĩa kim loại do cuộn A gây ra là một số xác định, góc quay cũng xác định (thông thường sẽ lấy chuẩn ở tần số 60Hz). Khi tần số vào lớn hơn thì dòng qua cuộn B sẽ nhỏ đi (do trở kháng tăng) lực tác dụng của A lên kim sẽ lớn hơn lực tác dụng của B, do đó kim chỉ sẽ quay theo chiều kim đồng hồ. Ngược lại, khi tần số nhỏ hơn kim sẽ quay ngược chiều kim đồng hồ vì lực tác dụng của B lên nửa đĩa bên phải lớn hơn lực tác dụng của A lên nửa đĩa bên trái. Vị trí của kim dừng sẽ tương ứng với tần số cần đo được chỉ thị trên thang khắc độ (xem hình trên)

3. Tần số kế và Fazo kế điện tử

Tần số kế điện tử là dụng cụ để đo tần số âm tần và cao hơn mà các tần số kế cơ điện không đo được. Đó là sự kết hợp giữa cơ cấu từ điện và các bộ biến đổi để biến đổi tần số thành dòng một chiều.

Nguyên tắc biến đổi được minh hoạ ở hình bên:

Khi khoá K ở vị trí 1, tụ điện C được nạp đến điện áp U của nguồn và có điện tích $Q = C.U$

Khi K chuyển sang vị trí 2, tụ C phóng qua cơ cấu chỉ thị với dòng $I = Q / t$ với t là thời gian phóng.

Nếu khoá K được điều khiển đóng mở bằng tần số fx thì giá trị dòng qua cơ cấu là Itrb được tính bởi công thức:

$$I_{trb} = Q / T_x = Q.f_x = C.U.f_x$$

Với T_x là chu kỳ, f_x là tần số cần đo

Như vậy dòng qua chỉ thị tỉ lệ với tần số cần đo và có thể khắc độ trực tiếp theo đơn vị tần số lên thang đo.

Xét một sơ đồ tần số kế điện tử thực tế: (tần số kế điện dung dùng chỉnh lưu)

TX là bộ tạo xung để chuyển điện áp cần đo tần số U_{fx} thành các xung điều khiển đóng mở transistor (đóng vai trò của khoá điện tử). Các xung này có biên độ không đổi U_m .

Khi không có xung đặt lên Bazo của transistor, transistor khoá, tụ C được nạp theo dòng đi từ U_{cc} qua R, tới C, qua D1 xuống mass. Tụ C khi này sẽ được nạp điện tích $q = C.U$

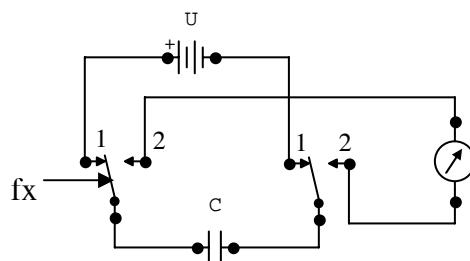
Khi có xung tác động, transistor mở thông, tụ C xả qua transistor xuống mass, qua chỉ thị tới D2 và về C.

Độ lệch của kim chỉ thị khi này sẽ tỉ lệ với giá trị dòng trung bình:

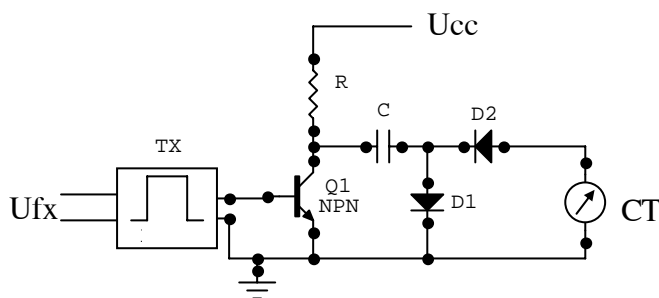
$$\alpha = K.I = K.q.f_x = K.C.U_m.f_x$$

Trên thang đo lúc này có thể khắc độ theo giá trị của tần số.

Tần số kế điện tử có ưu điểm là có thể đo tần số tín hiệu hình sin trong một dải tần khá rộng từ 0,1 Hz – 1000kHz với sai số $\pm 2\%$



Sơ đồ nguyên lý của tần số kế điện tử



Tần số kế điện tử

*** Fazomet điện tử**

Nguyên tắc: biến đổi góc lệch pha giữa 2 tín hiệu điện thành giá trị dòng điện hoặc điện áp, sau đó đo giá trị này bằng cơ cấu cơ điện và suy ra góc lệch pha.

Xét sơ đồ ở hình bên:

U1 và U2 là các tín hiệu hình sin cần xác định độ lệch pha giữa chúng. Sau khi qua các bộ tạo xung (TX1 và TX2) sẽ tạo thành các xung U3, U4 được hình thành khi tín hiệu U1, U2 đi qua 0 từ âm sang dương.

Các xung này được đưa tới điều khiển khoá điện tử K. Khoá K đóng khi U3 vào và ngắt khi U4 vào.

Như vậy độ lệch pha giữa 2 tín hiệu đã được chuyển thành khoảng thời gian τ

Khi khoá K thông, có dòng I qua chỉ thị do đó dòng trung bình được tính là:

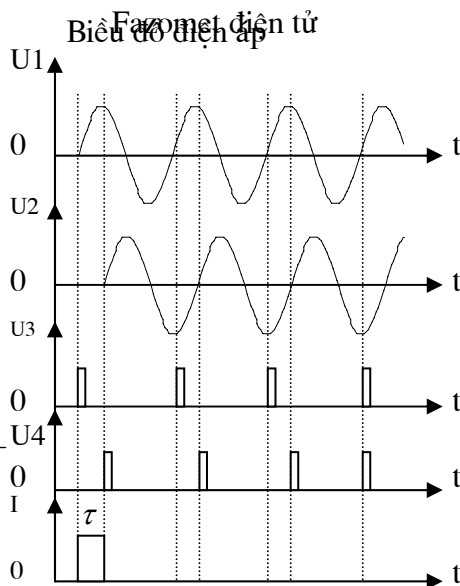
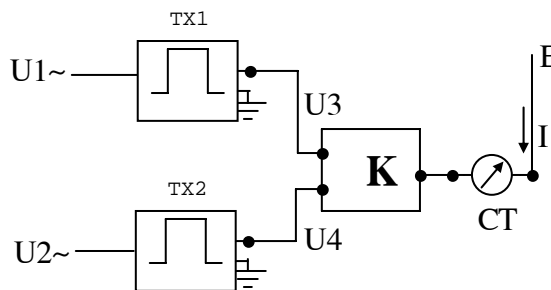
$$I_{trb} = I_m \cdot \frac{\tau}{T} = I_m \cdot \frac{\varphi_x}{360^\circ}$$

$$\Rightarrow \alpha = S \cdot I_{trb} = S \cdot I_m \cdot \frac{\varphi_x}{360^\circ}$$

với I_m là giá trị biên độ của dòng điện I

và S là độ nhạy của cơ cấu

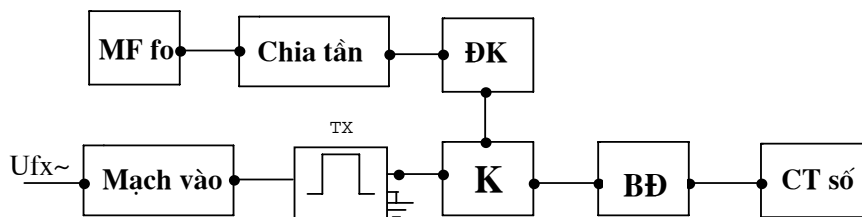
Thang đo được khắc độ trực tiếp theo góc lệch pha với khoảng đo từ 0 – 180° hoặc 0 – 360°, tần số từ 20Hz – 200kHz; độ chính xác 1 – 1,5



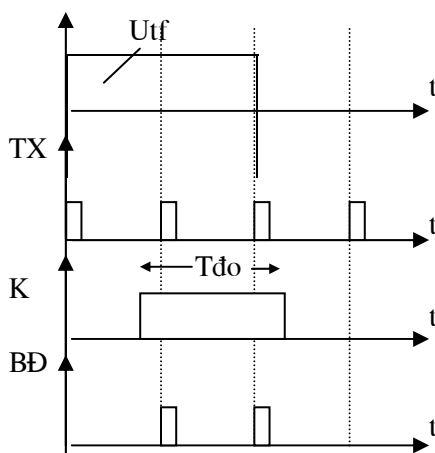
4. Tần số kế và Fazo kế chỉ thị số

Nguyên tắc: đếm số xung N tương ứng với số chu kỳ của tần số fx cần đo trong một khoảng thời gian xác định trước.

Dưới đây là sơ đồ khối và biểu đồ thời gian của tần số kế chỉ thị số



Tần số kế chỉ thị số



Mạch vào là bộ khuếch đại dải rộng với tần số từ 10Hz – 3,5MHz và một bộ suy giảm để hoà hợp giữa nguồn cần đo và tần số kế.

Bộ tạo xung (TX) có nhiệm vụ biến đổi tín hiệu hình sin hoặc tín hiệu xung thành dãy các xung có biên độ không đổi nhưng tần số bằng tần số của tín hiệu vào.

Máy phát tần số chuẩn (MF₀) là bộ tạo xung chuẩn có độ ổn định cao với tần số khoảng 1MHz (bộ dao động này thường là bộ dao động thạch anh)

Bộ chia tần để xác định T_{đo} tùy ý (thường chia theo hệ số 10). T_{đo} có thể từ 10⁻⁶s đến 100s, nghĩa là tần số sau bộ chia tần có thể từ 1MHz đến 0,01Hz.

Thời gian T_{đo} để điều khiển khoá K hai đầu vào, f_x theo đầu vào thứ 2 sẽ đi vào bộ đếm (BĐ) và ra cơ cấu chỉ thị.

Mạch điều khiển có nhiệm vụ:

- + Đảm bảo thời gian hiển thị kết quả đo từ 0,3 – 5s trên chỉ thị số
- + Xoá kết quả về 0 trước khi tiến hành phép đo
- + Điều khiển khoá K làm việc theo chế độ tự động hoặc bằng tay
- + Chọn dải đo tần số phù hợp

Từ biểu đồ điện áp (hình bên) ta thấy, số xung mà bộ đếm đếm được là N xung, N có mối quan hệ với T_{đo} và chu kỳ T_x của tín hiệu như sau:

$$N = \frac{T_{do}}{T_x} = \frac{K \cdot T_o}{T_x} = K \cdot \frac{f_x}{f_o}$$

Sai số của phép đo chủ yếu do sai số lượng tử theo thời gian, nghĩa là thời điểm bắt đầu của chu kỳ f_x không trùng với thời điểm bắt đầu thời gian đo T_{đo}.

Khi T_{đo} = n.T_x thì ΔN = 0 nhưng khi thời gian đo không bằng một số nguyên lần chu kỳ tín hiệu cần đo thì sai số lớn nhất là ±1 xung đơn vị.

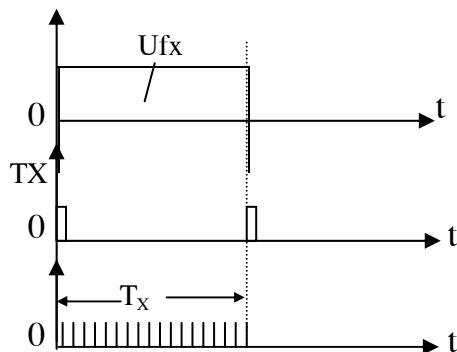
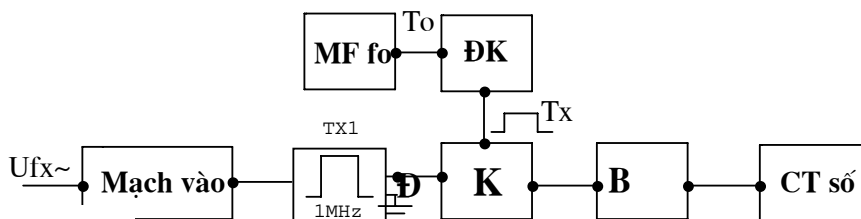
Sai số của phép đo được tính là:

$$\frac{\Delta f_x}{f_x} = \frac{\Delta N}{N} + \frac{\Delta T_{do}}{T_{do}}$$

Như vậy, đo tần số càng cao sai số càng nhỏ, thời gian đo T_{đo} càng dài thì phép đo càng chính xác.

Khi tần số cần đo rất thấp người ta thường đo T_x thay cho đo f_x. Đo T_x bằng cách đếm số xung chuẩn f₀ trong khoảng thời gian T_x.

Sơ đồ khối và biểu đồ thời gian như sau:
 Khi đó số xung đếm được là:



$$N = \frac{T_x}{T_o} = \frac{f_o}{f_x}$$

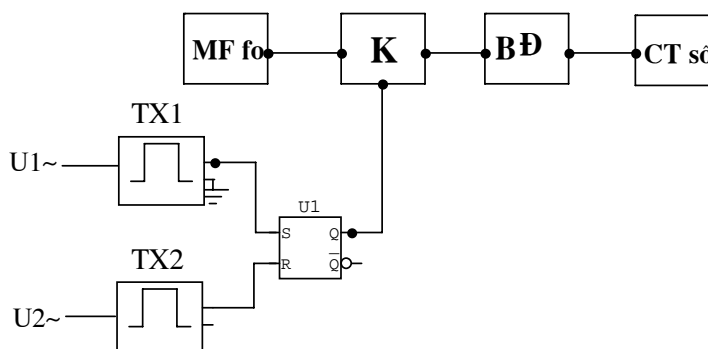
$$\Rightarrow f_x = \frac{f_o}{N}$$

* Fazomet chỉ thị số

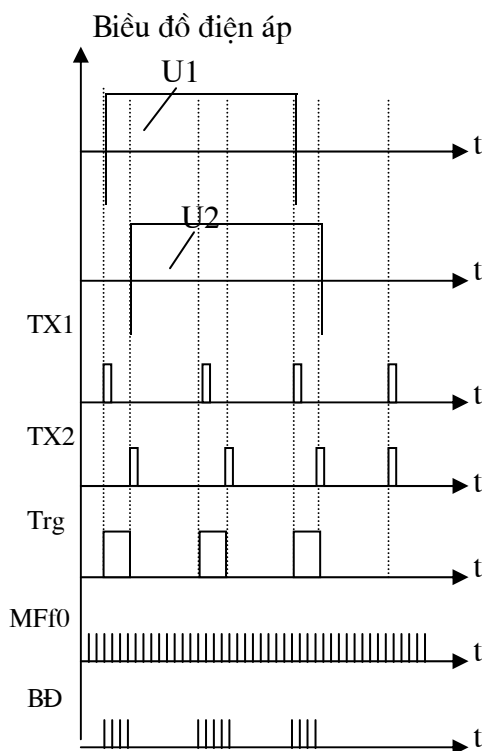
Nguyên tắc: biến đổi góc lệch pha cần đo giữa hai tín hiệu thành khoảng thời gian chênh lệch τ , lắp đây τ bằng cách xung có tần số đã biết trước, số xung đếm được sẽ tỉ lệ với góc lệch pha của 2 tín hiệu.

Sơ đồ khối của fazomet số như hình bên.

U_1, U_2 là hai tín hiệu điện áp cần so pha, được đưa vào 2 bộ tạo xung TX1 và TX2. Các xung sau bộ tạo xung được đưa tới đầu vào S và R của trigo, đầu ra của trigo sẽ xuất hiện các xung đóng mở khoá K với khoảng thời gian τ ứng với độ lệch pha giữa hai tín hiệu.



Fazomet chỉ thị số



Khi khoá K mở, các xung chuẩn từ máy phát tần số chuẩn MF fo được đưa tới bộ đếm và đến chỉ thị số.

Số xung đếm được là:

$$N = \frac{\tau}{T_o} = \tau \cdot f_o$$

$$\text{mà ta có : } \frac{\tau}{T_x} = \frac{\varphi_x}{360^\circ}$$

$$\Rightarrow \tau = \frac{T_x \cdot \varphi_x}{360^\circ}$$

$$\Rightarrow N = \frac{f_o}{360^\circ \cdot f_x} \cdot \varphi_x$$

Vậy số xung đếm được tỉ lệ với góc lệch pha cần đo. (xem biểu đồ thời gian)

Phương pháp đếm trên có nhược điểm là phụ thuộc vào fo và fx. Khắc phục điều này bằng cách thêm một khoá K2 sau K1, K2 được điều khiển sao cho đóng mở trong thời gian tu= k.To. Khi đó:

$$N = \frac{tu}{T_x} \cdot \frac{\tau}{T_o} = \frac{k}{360^\circ} \cdot \varphi_x$$

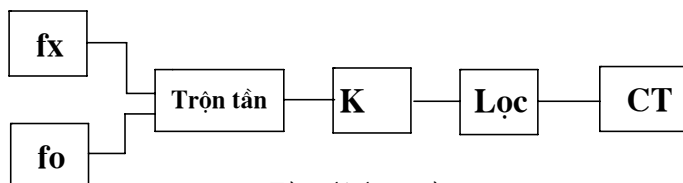
Như vậy trong biểu thức của N không chứa fo và fx, nó chỉ phụ thuộc vào hệ số chia tần, do đó phép đo có độ chính xác cao hơn.

Fazomet chỉ thị số có thể đo trong dải tần từ vài Hz cho đến hàng MHz với độ chính xác từ $\pm 0,1 \div 0,2\%$

III. ĐO TẦN SỐ BẰNG PHƯƠNG PHÁP SO SÁNH

1. Tần số kế trộn tần

Sơ đồ khối:



Tần số kế trộn tần

Phương pháp trộn tần là phương pháp so sánh giữa tần số của tín hiệu khảo sát với tần số chuẩn của máy phát.

Hai tần số f_x và f_o được trộn với nhau ở bộ trộn tần và đầu ra bộ trộn tần sẽ có dạng phức tạp với nhiều thành phần tần số khác nhau, trong đó có tần số hiệu ($F = f_x - f_o$).

Bộ chỉ thị có thể là cơ cấu từ điện, ống nghe hoặc oscilloscope ... để biểu thị tần số hiệu.

Có hai cách xác định f_x là:

+ So sánh cân bằng: điều chỉnh f_o để $F = 0$, suy ra $f_x = f_o$

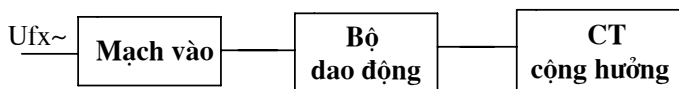
+ So sánh không cân bằng: điều chỉnh f_o để F đạt giá trị nào đó, suy ra $f_x = F + f_o$

Tần số kế trộn tần có thể đo được tần số trong khoảng từ 100kHz đến 20GHz

2. Tần số kế cộng hưởng

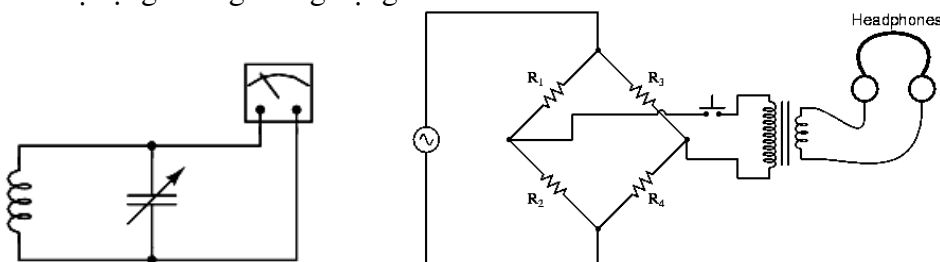
Nguyên tắc: xác định tần số cần đo bằng cách so sánh nó với tần số cộng hưởng của mạch dao động.

Sơ đồ khối:



Tần số kế cộng hưởng

Trong đó, bộ dao động được điều chỉnh cộng hưởng với tần số cần đo của nguồn tín hiệu. Trạng thái cộng hưởng được phát hiện theo chỉ số cao nhất của bộ chỉ thị cộng hưởng (tỉ lệ với dòng, áp hoặc âm lượng ...). Dưới đây là một sơ đồ sử dụng chỉ thị cộng hưởng thông dụng.



Tần số cộng hưởng được khắc ngay trên thiết bị dò cộng hưởng của bộ dao động, đó cũng chính là thang đo của tần số f_x .

Ưu điểm của tần số cộng hưởng điện là đơn giản với độ chính xác đạt tới 0,1%.

3. Các phương pháp khác

Ngoài hai cách xác định tần số kể trên thì có thể dùng máy hiện sóng, cầu xoay chiều có thông số phụ thuộc tần số. Các cách này sẽ được nói tới trong phần tiếp theo của tài liệu.

CHƯƠNG 7:

ĐO THÔNG SỐ CỦA MẠCH ĐIỆN

Thông số của mạch điện bao gồm điện trở R, điện cảm L, điện dung C, góc tổn hao của tụ điện $tg\delta$ và hệ số phẩm chất của cuộn dây.

Có 2 phương pháp đo thông số của mạch là đo trực tiếp và đo gián tiếp.

+ Đo gián tiếp là sử dụng ampe kế và vôn kế đo dòng và áp để từ các phương trình và định luật suy ra thông số cần đo.

+ Đo trực tiếp là dùng các thiết bị xác định trực tiếp thông số cần đo như Ohmmet, Henrimet, Faramet

I. CÁC PHƯƠNG PHÁP ĐO ĐIỆN TRỞ

1. Đo gián tiếp

a. Sử dụng Ampe kế và Vôn kế

Dựa vào định luật Ohm ta xác định được

$$R = \frac{U}{I}$$

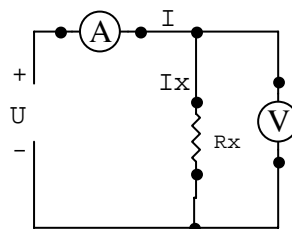
Có thể mắc theo một trong hai sơ đồ sau:

Sơ đồ a)

Ampe kế xác định I, Vôn kế xác định U

Giá trị thực của điện trở R_x là:

$$R_x = \frac{U}{I}$$



Bằng cách sử dụng các dụng cụ đo ta tính được giá trị của điện trở là:

$$R'_x = \frac{U}{I_x} = \frac{U}{I - I_v} = \frac{U}{I - \frac{U_v}{R_v}}$$

Như vậy: $R'_x \neq R_x$

Do đó ta thấy phép đo đạt giá trị chính xác cao khi R_v càng lớn càng tốt ($R_v \gg R_x$). Sơ đồ này được dùng để đo điện trở có giá trị nhỏ.

Sơ đồ b)

Ampe kế xác định I_x , Vôn kế xác định U_v

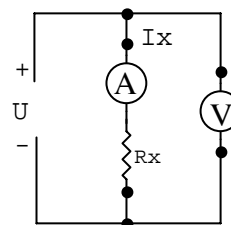
Kết quả đo cho ta giá trị điện trở R'_x là:

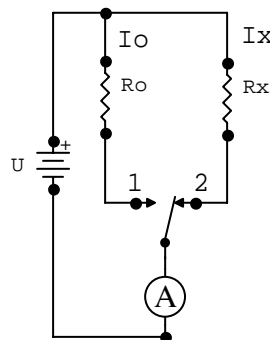
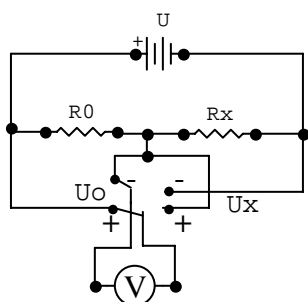
$$R'_x = \frac{U_v - U_A}{I_x} = \frac{U_v - I_x \cdot R_A}{I_x}$$

Như vậy: $R'_x \neq R_x$

Rõ ràng để R'_x tiến tới giá trị của R_x thì R_A càng nhỏ càng tốt ($R_A \ll R_x$). Sơ đồ b thường dùng để đo điện trở R_x lớn

b. Đo điện trở bằng phương pháp so sánh với điện trở mẫu





Giả sử có sơ đồ mạch như trên, khi đó có thể xác định điện trở Rx theo công thức tương ứng với hai sơ đồ như sau:

Sơ đồ a) điện trở đo và điện trở mẫu mắc nối tiếp

Điện áp rơi trên điện trở mẫu là U_0 , điện áp rơi trên điện trở đo là U_x . Khi đó nếu dòng qua các điện trở không đổi ta có:

$$\frac{U_0}{R_0} = \frac{U_x}{R_x}$$

$$\Rightarrow R_x = \frac{U_x}{U_0} \cdot R_0$$

Sơ đồ b) điện trở đo và điện trở mẫu mắc song song

Dòng điện qua điện trở mẫu là I_0 , dòng qua điện trở đo là I_x . Với điện áp cung cấp ổn định ta có:

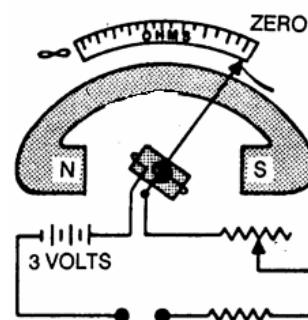
$$I_0 \cdot R_0 = I_x \cdot R_x$$

$$\Rightarrow R_x = \frac{I_0}{I_x} \cdot R_0$$

2. Đo điện trở trực tiếp bằng Ohmmet

Khi đo điện trở bằng phương pháp gián tiếp như trên sai số của phép đo sẽ lớn vì nó sẽ bằng tổng các sai số do các dụng cụ gây ra. Để giảm thiểu sai số không mong muốn này người ta chế tạo dụng cụ đo trực tiếp giá trị của điện trở gọi là Ohmmet.

Ohmmet là dụng cụ đo có cơ cấu chỉ thị từ điện với nguồn cung cấp là pin và các điện trở chuẩn. Dựa vào định luật Ohm ta có $R = \frac{U}{I}$, như vậy, nếu giữ U



không đổi thì dòng điện I qua mạch đo sẽ thay đổi khi điện trở thay đổi (tức là kim sẽ lệch những góc khác nhau khi giá trị của điện trở thay đổi). Trên cơ sở đó người ta chế tạo Ohmmet đo điện trở. Như vậy, về mặt nguyên tắc có thể sử dụng tất cả các cơ cấu chỉ thị theo dòng (như cơ cấu chỉ thị từ điện, điện từ hay điện động) để chế tạo Ohmmet nhưng trên thực tế người ta chỉ sử dụng cơ cấu từ điện vì những ưu điểm của cơ cấu này như đã nói ở phần trước. Dưới đây sẽ chỉ nói tới Ohmmet có cơ cấu chỉ thị kiểu từ điện.

Có hai loại Ohmmet là Ohmmet nối tiếp và Ohmmet song song.

a. Ohmmet nối tiếp

Đây là Ohmmet trong đó điện trở cần đo mắc nối tiếp với cơ cấu chỉ thị. Ohmmet loại này thường để đo giá trị điện trở Rx cỡ từ Ohm trở lên.

Rp là điện trở phụ đảm bảo khi Rx = 0 dòng điện qua cơ cấu đo là lớn nhất (hết thang chia độ) và để bảo vệ cơ cấu chỉ thị.

Điện trở trong của Ohmmet được xác định là

$$R_{\Omega} = R_{ct} + R_p = \frac{U_o}{I_{ct\ max}}$$

Khi Rx = 0 dòng qua chỉ thị là dòng $I_{ct\ max} = \frac{U_o}{R_{ct} + R_p}$

Khi Rx ≠ 0 dòng qua chỉ thị $I_{ct} = \frac{U_o}{R_{ct} + R_p + R_x}$

Khi Rx = ∞ dòng qua chỉ thị bằng 0

Từ đó ta nhận thấy thang chia độ của Ohmmet ngược với của Ampemet hay Vônmet.

Ngoài ra số chỉ của Ohmmet còn phụ thuộc vào nguồn pin cung cấp bên trong. Khi Uo giảm thì sai số khá lớn. Để điều chỉnh sai số này (hay còn gọi là điều chỉnh zero) người ta mắc thêm chiết áp Rm như hình sau:

Cách chỉnh zero: mỗi lần sử dụng Ohmmet ta ngắn mạch đầu vào (cho Rx = 0 bằng cách chập hai đầu que đo với nhau), vặn núm điều chỉnh của Rm để kim chỉ zero trên thang đo.

Bằng cách làm như trên ta sẽ có kết quả đo chính xác hơn dù nguồn pin bị yếu đi.

b. Ohmmet song song

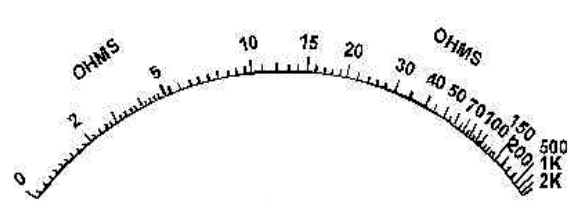
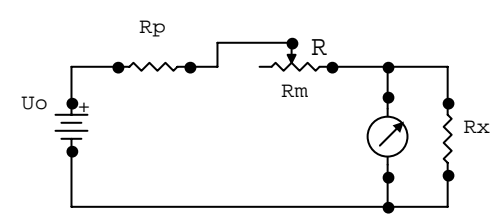
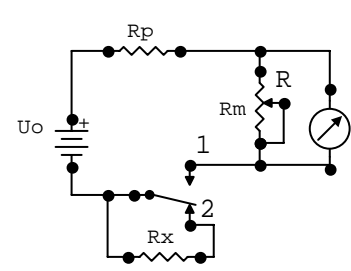
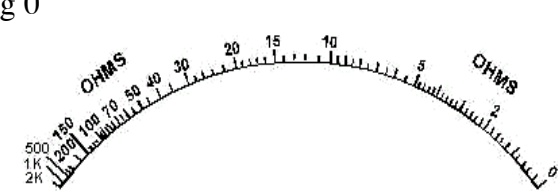
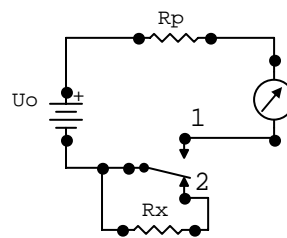
Loại Ohmmet này có điện trở cần đo Rx mắc song song với cơ cấu chỉ thị như hình dưới đây

Ohmmet loại này dùng để đo điện trở R khá nhỏ, nó có thang đo thuận chiều vì khi không có Rx (tức là Rx = ∞) dòng qua chỉ thị là lớn nhất còn khi Rx = 0 dòng qua chỉ thị xấp xỉ 0.

Như vậy thang đo của Ohmmet song song có dạng thuận như các thang đo thông thường khác

c. Ohmmet nhiều thang đo

Việc mở rộng nhiều thang đo cho Ohmmet sẽ tuân theo nguyên tắc chuyển từ giới hạn đo này sang giới hạn đo khác bằng cách thay đổi điện trở vào của Ohmmet với một số lần nhất định sao cho khi Rx = 0 kim chỉ vẫn đảm bảo lệch hết thang đo tức là dòng qua cơ cấu đo bằng giá trị định mức đã chọn.



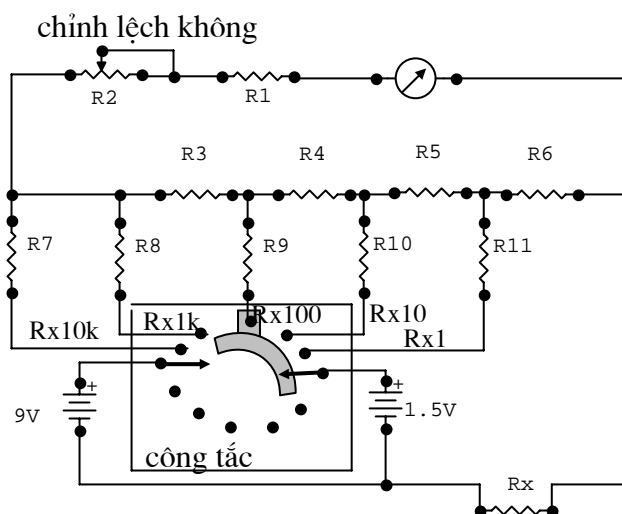
Để mở rộng giới hạn đo của Ohmmet người ta có thể dùng nhiều nguồn cung cấp và các điện trở phân dòng cho các thang đo khác nhau.

Hình bên là ví dụ về một sơ đồ của Ohmmet nhiều thang đo.

Chú ý: Công tắc đo có phần tiếp xúc động có thể xoay từng nấc cùng chiều hoặc ngược chiều kim đồng hồ. Công tắc này có hai phần tiếp xúc là tiếp xúc với điện trở phân dòng tương ứng của thang đo và tiếp xúc với nguồn cung cấp cho dải đo đó.

Khi thang đo điện trở ở giá trị nhỏ thì sử dụng nguồn nhỏ (ví dụ là 1,5V)

Khi thang đo điện trở ở giá trị lớn thì sử dụng nguồn lớn (ví dụ là 9V hoặc 15V)



Ohmmet nhiều thang đo

3. Cầu đo điện trở

Có hai loại cầu là cầu đơn (Wheatstone) và cầu kép (Kelvin) được sử dụng để đo điện trở với độ chính xác cao.

a. Cầu Wheatstone (cầu đơn)

Sơ đồ cầu như hình bên. Trong đó:

R1 là chiết áp

R2, R3 là các điện trở cố định

Đây là các điện trở làm bằng Manganine có độ chính xác cao.

Rx là điện trở cần đo

CT là chỉ thị 0.

Hoạt động của cầu:

Để xác định điện trở Rx người ta điều chỉnh con chạy của R1 để chỉ thị chỉ 0, khi đó cầu ở trạng thái cân bằng, tức là $U_{ab} = 0$

Theo công thức phân áp ta có:

$$V_a = \frac{R1}{R1 + R2} \cdot U_o$$

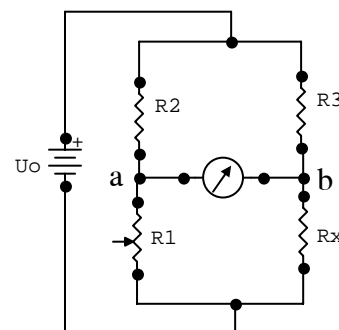
$$V_b = \frac{Rx}{Rx + R3} \cdot U_o$$

Cầu cân bằng khi $V_a = V_b$

$$\Rightarrow \frac{R1}{R1 + R2} = \frac{Rx}{R3 + Rx}$$

$$\Leftrightarrow R1 \cdot R3 = R2 \cdot Rx$$

$$\Rightarrow Rx = \frac{R3}{R2} \cdot R1$$



Cầu Wheatstone

Vì R3 và R2 có giá trị cố định nên tỉ số giữa chúng là không đổi và được gọi là hệ số nhân k, như vậy, $R_x = k.R1$

Từ đó ta có cách đo điện trở bằng cầu Wheatstone như sau:

Đưa điện trở Rx vào cầu và điều chỉnh con chạy của R1 sao cho kim chỉ thị chỉ 0, khi đó $R_x = \frac{R3}{R2}.R1$, hệ số R3 / R2 biết trước nên thang khác độ có thể khác trực tiếp giá trị của điện trở cần đo tùy thuộc vào vị trí con chạy của R1.

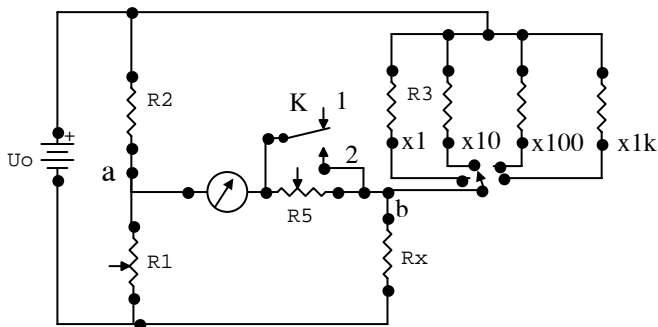
Thông thường để mở rộng thang đo người ta giữ nguyên R2 còn R3 được thay bởi một dãy các điện trở có giá trị hơn kém nhau 10 lần, khi đó ta sẽ có hệ số nhân là bội của 10. Sơ đồ mở rộng thang đo cho cầu Wheatstone như sau:

R5 là chiết áp điều chỉnh độ nhạy của chỉ thị. Cách điều chỉnh:

+ Cho K ở vị trí 1 để chỉnh thô, bảo vệ quá dòng cho chỉ thị

+ Cho K ở vị trí 2 để chỉnh tinh sao cho cầu cân bằng hoàn toàn.

Tùy vào dải giá trị điện áp cần đo chọn giá trị của R3 phù hợp bằng cách xoay công tắc.



Cầu Wheatstone nhiều thang đo

Độ chính xác của phép đo phụ thuộc vào độ nhạy của chỉ thị, độ chính xác của các điện trở mẫu. Tuy nhiên, ưu điểm chính của cầu Wheatstone là ở điểm giá trị của điện trở không phụ thuộc vào nguồn cung cấp. Nghĩa là nếu nguồn cung cấp có bị suy giảm trong quá trình sử dụng thì vẫn không ảnh hưởng tới cầu đo.

Ngoài ra người ta còn có thể mắc theo sơ đồ cầu biến trở như sau:

Khi đó:

$$R_x = \frac{R3}{R2}.R1$$

Tỉ số R3/R2 được xác định trên biến trở, nghĩa là giá trị của Rx được khắc độ ngay trên thang chia

R1 có nhiều giá trị để mở rộng thang đo.

Mạch trên có ưu điểm là gọn nhẹ, đơn giản nhưng lại có độ chính xác không cao do sai số của biến trở và chỉ thị.

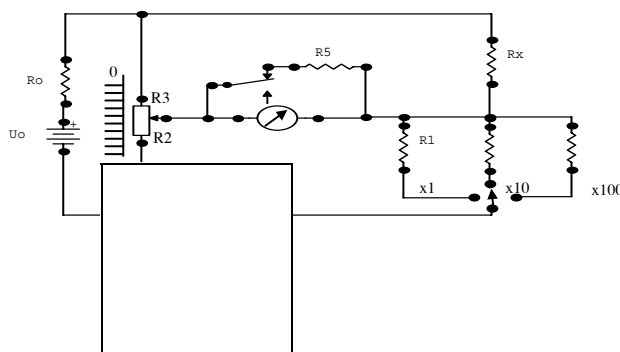
Giá trị điện trở cần đo càng lớn độ chính xác càng giảm

Khi đo $R = 50 - 10^5 \Omega$ sai số khoảng 0,05% nhưng khi đo $R = 10^5 - 10^6 \Omega$ thì sai số lên tới 0,5%.

b. Cầu Kelvin (cầu kép)

Đây là dụng cụ dùng để đo điện trở nhỏ và rất nhỏ mà cầu đơn ở trên không đo được hoặc có sai số quá lớn do điện trở dây nối và điện trở tiếp xúc.

Dưới đây là mạch nguyên lý và sơ đồ thông thường của cầu kép:



Khi cầu cân bằng ta có chỉ thị chỉ 0, dòng qua chỉ thị bằng 0 nên dòng qua R1, R2 là dòng I1, dòng qua R3, R4 là dòng I2.

+ Theo vòng 1 ta có:

$$I1.R1 = I.Rx + I2.R3$$

$$I.Rx = I1.R1 - I2.R3$$

$$\Rightarrow I.Rx = R1(I1 - I2 \cdot \frac{R3}{R1})$$

+ Theo vòng 2 ta có:

$$I1.R2 = I.Ro + I2.R4$$

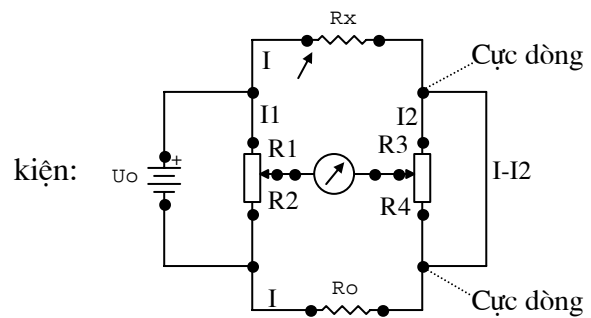
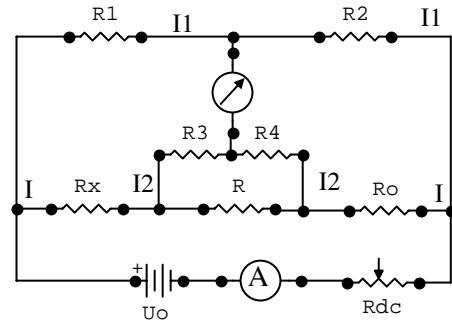
$$I.Ro = I1.R2 - I2.R4$$

$$\Rightarrow I.Ro = R2(I1 - I2 \cdot \frac{R4}{R2})$$

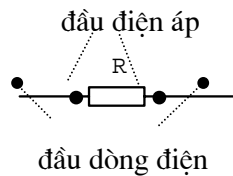
$$\text{Vậy: } \frac{Rx}{Ro} = \frac{R1}{R2} \cdot \frac{I1 - I2 \cdot \frac{R3}{R1}}{I1 - I2 \cdot \frac{R4}{R2}}$$

Với điều kiện $\frac{R3}{R1} = \frac{R4}{R2}$ hay $\frac{R1}{R2} = \frac{R3}{R4}$

ta sẽ có: $Rx = Ro \cdot \frac{R1}{R2}$



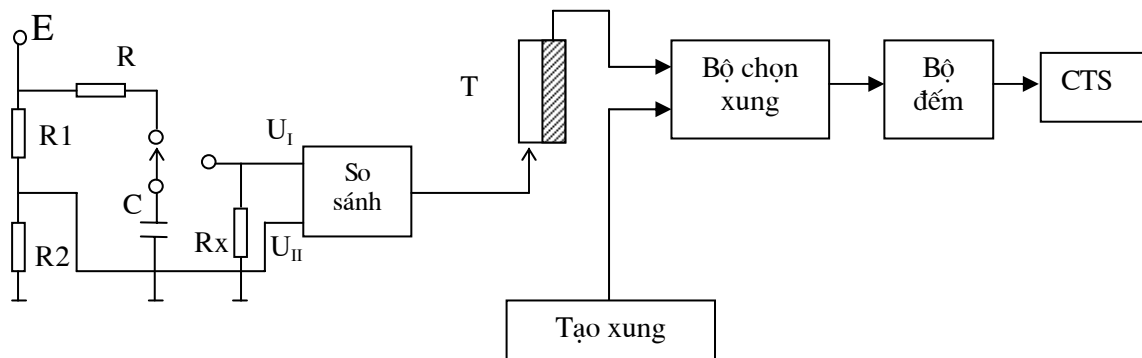
Như vậy nếu trong quá trình đo luôn giữ được tỉ số $R1/R2 = R3/R4$ thì ta sẽ tính được Rx thông qua tỉ số trên.



Chú ý: Ro là điện trở mẫu còn Rx là điện trở cần đo có giá trị rất nhỏ nên để đảm bảo độ chính xác cao chúng thường được chế tạo thành điện trở 4 đầu, trong đó có 2 đầu áp và 2 đầu dòng (về thực chất đó chính là các điện trở sun nhỏ). Khi này sẽ tránh được sụt áp tại các điểm tiếp xúc của các đầu ra điện áp. Trong sơ đồ thông thường, R1, R2, R3 và R4 được mắc với các đầu điện áp của chúng. Nối giữa Rx và Ro là nối các đầu dòng. Dải đo của cầu kép từ $10^{-6} - 100\Omega$, giá trị điện trở càng nhỏ cấp chính xác càng thấp do hạn chế của khả năng tạo giá trị chuẩn.

4. Đo điện trở bằng chỉ thị số:

- Trước khi đo (mạch ở trạng thái chờ):
 - + Tụ C luôn được nạp đầy từ nguồn E.
 - + Trigơ T luôn ở trạng thái "0"



Hình. Sơ đồ khối mạch đo điện trở bằng chỉ thị số

- Khi bắt đầu đo : + Trơ được kích hoạt chuyển từ 0--> 1
- + Đồng thời, mạch tạo xung cũng được kích hoạt
- + Khoá K ở vị trí 2.

Các hiện tượng xảy ra :

Nhờ tác động của xung tích cực đến từ trơ T mạch chọn xung sẽ cho qua các xung đến từ bộ tạo xung, mạch đếm bắt đầu đếm số xung này.

Tụ C phóng điện qua điện trở R_x theo phương trình :

$$U_T = E.e^{-t/T}, \text{ trong đó } T = R_x C = \text{hằng số thời gian của mạch}$$

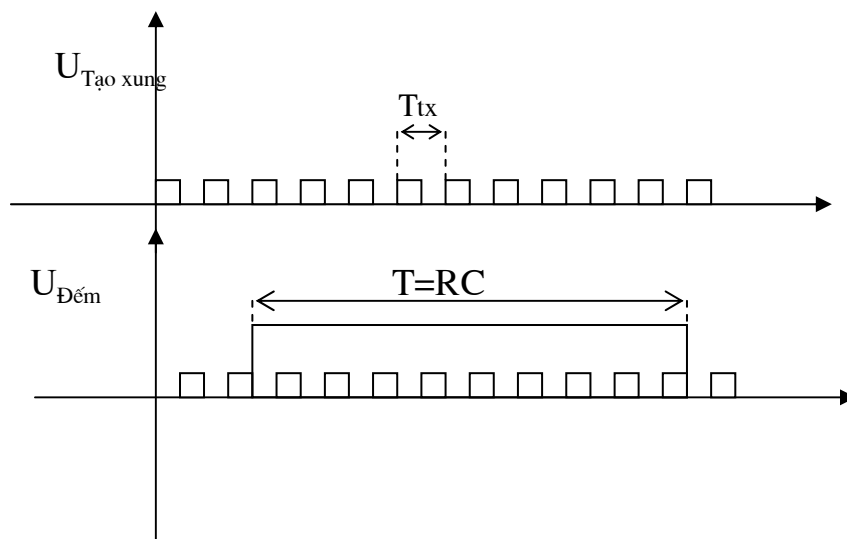
Sau khoảng $t=T$, ta có $U_I = E.e^{-1}$

Trong quá trình chế tạo, chọn R1 và R2 sao cho :

$$U_{II} = E.R_2 / (R_1 + R_2) = E.e^{-1}$$

Tức là sau khoảng thời gian $t=T=RC$ điện áp đầu vào bộ so sánh là bằng nhau, tức là đầu ra bộ so sánh có tín hiệu, tín hiệu này kích hoạt trơ T làm T chuyển trạng thái '1'-->'0', làm cho mạch chọn xung ngừng không cho xung qua, mạch đếm kết thúc quá trình đếm. Bộ chỉ thị chỉ thị kết quả đo

Ta có biểu đồ thời gian như sau :



Gọi số xung đếm được là m, ta có : $T = R_x C = m.T_{tx} \Rightarrow$

$R_x = (T_{tx}/C).m = K.m$, trong đó K là hằng số, vì T, C là những giá trị biết trước

II. CẦU DÒNG XOAY CHIỀU

Đây là dụng cụ dựa trên cầu đơn để đo điện cảm, điện dung, góc tổn hao và hệ số phẩm chất Q.

Nguồn cung cấp là nguồn xoay chiều tần số công nghiệp (50 – 60Hz), âm tần hoặc cao tần từ máy phát tần.

Chỉ thị zero là dụng cụ xoay chiều như điện kế điện tử, máy hiện sóng ...

Trong đó Z là tổng trở của các nhánh, $Z = R + jX$ với R là phần thực và X là phần ảo.

Điều kiện cân bằng của cầu là: $Z1.Z3 = Z2.Z4$

Điều kiện trên thoả mãn khi các điều kiện cân bằng biên độ và cân bằng pha được thoả mãn.

Dụng cụ chỉ 0 của cầu xoay chiều thường là điện kế chỉnh lưu có sử dụng thêm bộ khuếch đại để tăng độ nhạy cho chỉ thị với dải tần số đo là 20Hz – 1MHz (hình bên)

1. Cầu xoay chiều đo điện dung

Tụ điện lý tưởng là tụ không tiêu thụ công suất (dòng điện một chiều không qua tụ) nhưng trong thực tế vẫn có thành phần dòng rò đi qua lớp điện môi vì vậy trong tụ có sự tổn hao công suất. Để đặc trưng cho sự tổn hao này người ta sử dụng thông số góc tổn hao δ

Với tụ có tổn hao nhỏ $\tan \delta = R \cdot \omega C$

Với tụ có tổn hao lớn $\tan \delta = 1/R \cdot \omega C$

Trong đó R, C là hai thành phần đại diện cho phần thuận trở và phần thuận dung của tụ điện.

a. Cầu đo tụ điện tổn hao nhỏ

Tụ điện có tổn hao nhỏ được biểu diễn bởi một tụ điện lý tưởng mắc nối tiếp với một điện trở. Khi đó người ta mắc cầu như hình bên

C_x, R_x là nhánh tụ điện cần đo

C_m, R_m là nhánh tụ mẫu điều chỉnh được

được

$R1, R2$ là các điện trở thuận trở.

Khi cầu cân bằng ta có mối quan hệ:

$$Z_x.Z2 = Z1.Z_m$$

Với :

$$Z_x = R_x + \frac{1}{j\omega C_x}$$

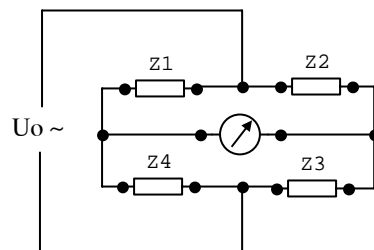
$$Z_m = R_m + \frac{1}{j\omega C_m}$$

$$Z1 = R1$$

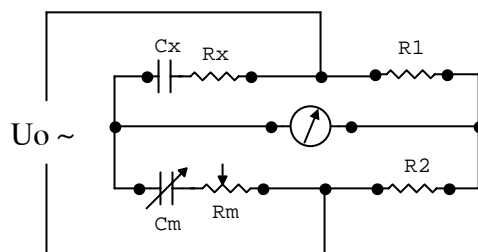
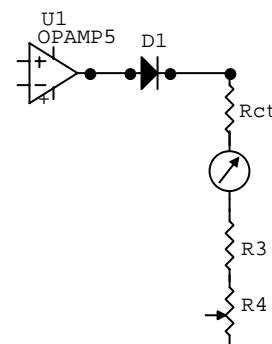
$$Z2 = R2$$

$$\left(R_x + \frac{1}{j\omega C_x}\right).R2 = R1\left(R_m + \frac{1}{j\omega C_m}\right)$$

$$\Leftrightarrow \begin{cases} R2.R_x = R1.R_m \\ R2/C_x = R1/C_m \end{cases} \Leftrightarrow \begin{cases} R_x = \frac{R1}{R2}.R_m \\ C_x = \frac{R2}{R1}.C_m \end{cases}$$



Mạch cầu dòng xoay chiều



Cầu đo tụ điện có tổn hao nhỏ

b. Cầu đo tụ điện có tổn hao lớn

Khi tụ có tổn hao lớn người ta biểu diễn nó dưới dạng một tụ điện lý tưởng mắc song với một điện trở.

Cầu cân bằng ta có điều kiện:

$$Z_x.Z_2=Z_1.Z_m$$

Với:

$$Z_x = \frac{R_x \cdot \frac{1}{j\omega C_x}}{R_x + \frac{1}{j\omega C_x}} = \frac{1}{1/R_x + j\omega C_x}$$

$$Z_m = \frac{R_m \cdot \frac{1}{j\omega C_m}}{R_m + \frac{1}{j\omega C_m}} = \frac{1}{1/R_m + j\omega C_m}$$

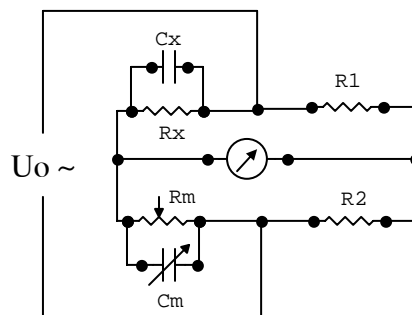
$$Z_1 = R_1$$

$$Z_2 = R_2$$

$$\Rightarrow \frac{R_1}{1/R_m + j\omega C_m} = \frac{R_2}{1/R_x + j\omega C_x}$$

$$\Rightarrow R_1(1/R_x + j\omega C_x) = R_2.(1/R_m + j\omega C_m)$$

$$\Leftrightarrow \begin{cases} \frac{R_1}{R_x} = \frac{R_2}{R_m} \\ R_1.C_x = R_2.C_m \end{cases} \Leftrightarrow \begin{cases} R_x = \frac{R_1}{R_2}.R_m \\ C_x = \frac{R_2}{R_1}.C_m \end{cases}$$



Cầu đo tụ điện có tổn hao lớn

2. Cầu đo điện cảm

Cuộn cảm lý tưởng là cuộn dây chỉ có thành phần điện kháng là ($X_L = \omega L$) hoặc chỉ thuần khiết là điện cảm L, nhưng trong thực tế các cuộn dây bao giờ cũng có một điện trở nhất định. Điện trở càng lớn phẩm chất của cuộn dây càng kém. Q là thông số đặc trưng cho phẩm chất của cuộn dây, nó được tính bằng:

$$Q = \frac{X_L}{R_L}$$

Để đo các thông số của cuộn dây người ta thường dùng mạch cầu xoay chiều.

a. Cầu xoay chiều dùng điện cảm mẫu

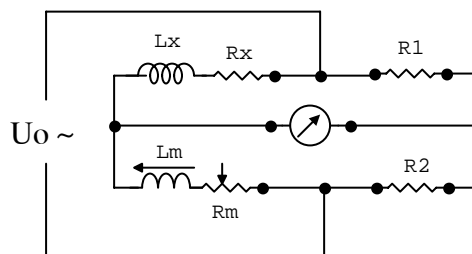
Mạch cầu so sánh các đại lượng cần xác định L_x, R_x với đại lượng mẫu L_m và R_m .

Hai nhánh R_1, R_2 là các điện trở thuần trở có độ chính xác cao.

Khi đo người ta điều chỉnh R_m, L_m (và có thể cả R_1, R_2) để cầu đạt giá trị cân bằng.

Khi cầu cân bằng ta có:

$$Z_x.Z_2 = Z_1.Z_m$$



Cầu đo điện cảm

Với:

$$Z_x = R_x + j\omega L_x$$

$$Z_m = R_m + j\omega L_m$$

$$Z_1 = R_1$$

$$Z_2 = R_2$$

$$\Rightarrow (R_x + j\omega L_x).R_2 = (R_m + j\omega L_m).R_1$$

$$\Leftrightarrow \begin{cases} R_x.R_2 = R_m.R_1 \\ L_x.R_2 = L_m.R_1 \end{cases} \Leftrightarrow \begin{cases} R_x = \frac{R_1}{R_2}.R_m \\ L_x = \frac{R_1}{R_2}.L_m \end{cases}$$

Từ đó tính được hệ số phẩm chất của cuộn dây

$$Q_x = \frac{\omega.L_x}{R_x} = \frac{\omega.L_m}{R_m}$$

b. Cầu điện cảm Maxwell

Trên thực tế việc chế tạo tụ điện chuẩn dễ hơn nhiều so với việc tạo cuộn dây chuẩn, do vậy người ta sử dụng tụ điện trong cầu Maxwell để đo điện cảm.

Khi cầu đạt cân bằng ta có:

$$Z_x.Z_m = Z_1.Z_2$$

Trong đó:

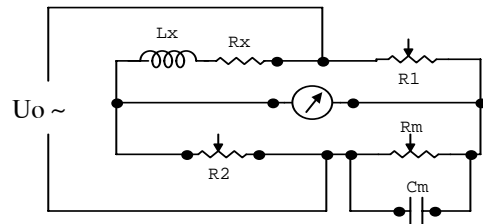
$$Z_x = R_x + j\omega L_x$$

$$Z_m = \frac{1}{1/R_m + j\omega C_m}$$

$$Z_1 = R_1$$

$$Z_2 = R_2$$

Từ đó tính được $Q_x = \frac{\omega.L_x}{R_x} = \omega.C_m.R_m$



Cầu điện cảm Maxwell

$$\Rightarrow (R_x + j\omega L_x) \cdot \frac{1}{1/R_m + j\omega C_m} = R_1.R_2$$

$$R_x + j\omega L_x = R_1.R_2 \left(\frac{1}{R_m} + j\omega C_m \right)$$

$$\Leftrightarrow \begin{cases} R_x = \frac{R_1.R_2}{R_m} \\ L_x = R_1.R_2.C_m \end{cases}$$

Cầu Maxwell chỉ thích hợp đo các cuộn cảm có hệ số Q thấp

c. Cầu điện cảm Hay

Mạch cầu này được sử dụng cho việc đo các cuộn cảm có hệ số phẩm chất cao.

Khi cầu cân bằng ta có:

$$Z_x.Z_m = Z_1.Z_2$$

Với:

$$Z_x = \frac{R_x.j\omega L_x}{R_x + j\omega L_x}$$

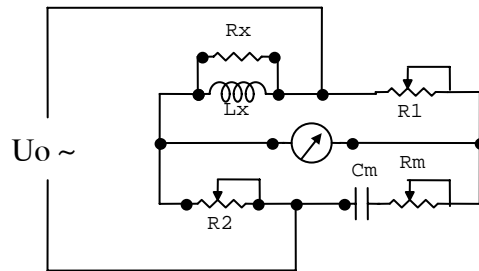
$$Z_m = R_m + \frac{1}{j\omega C_m}$$

$$Z_1 = R_1$$

$$Z_2 = R_2$$

$$\Rightarrow \frac{R_x.j\omega L_x}{R_x + j\omega L_x} \left(R_m + \frac{1}{j\omega C_m} \right) = R_1.R_2$$

$$\Leftrightarrow \begin{cases} L_x = R_1.R_2.C_m \\ R_x = \frac{R_1.R_2}{R_m} \end{cases}$$



Cầu điện cảm Hay

khi đó $Q_x = \frac{\omega.L_x}{R_x} = \omega.C_m.R_m$

Ngoài ra, người ta còn dùng các biến thể khác của mạch cầu như mạch cầu Owen, Shering ... để đo tụ điện và cuộn cảm.

CHƯƠNG 8:

MÁY HIỆN SÓNG ĐIỆN TỬ

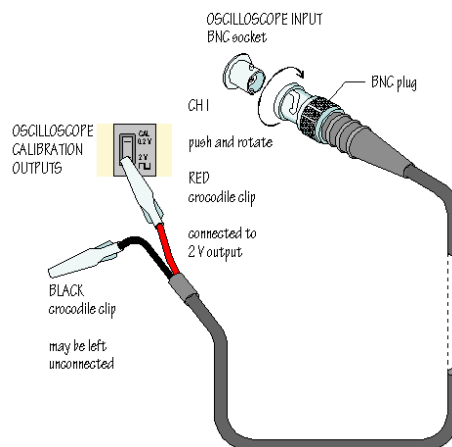
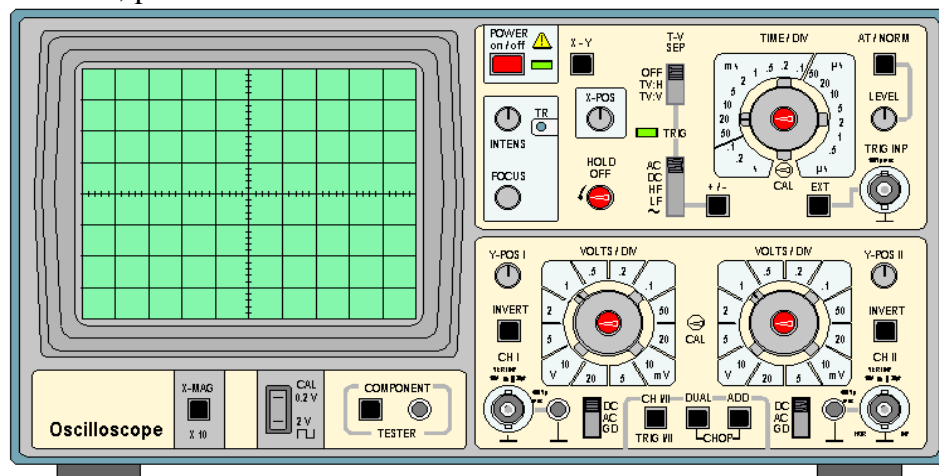
I. MỞ ĐẦU

Máy hiện sóng điện tử hay còn gọi là dao động ký điện tử (electronic oscilloscope) là một dụng cụ hiển thị dạng sóng rất thông dụng. Nó chủ yếu được sử dụng để vẽ dạng của tín hiệu điện thay đổi theo thời gian. Bằng cách sử dụng máy hiện sóng ta xác định được:

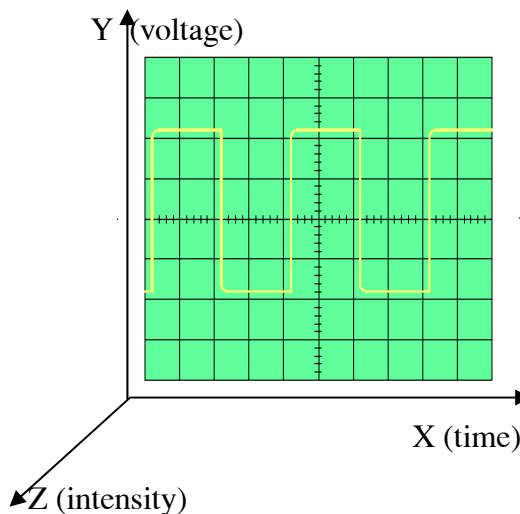
- + Giá trị điện áp và thời gian tương ứng của tín hiệu
- + Tần số dao động của tín hiệu
- + Góc lệch pha giữa hai tín hiệu
- + Dạng sóng tại mỗi điểm khác nhau trên mạch điện tử
- + Thành phần của tín hiệu gồm thành phần một chiều và xoay chiều như thế nào
- + Trong tín hiệu có bao nhiêu thành phần nhiễu và nhiễu đó có thay đổi theo thời gian hay không



Một máy hiện sóng giống như một máy thu hình nhỏ nhưng có màn hình được kẻ ô và có nhiều phân điều khiển hơn TV. Dưới đây là panel của một máy hiện sóng thông dụng với phân hiển thị sóng; phân điều khiển theo trục X, trục Y, đồng bộ và chế độ màn hình; phân kết nối đầu đo



Màn hình của máy hiện sóng được chia ô, 10 ô theo chiều ngang và 8 ô theo chiều đứng. Ở chế độ hiển thị thông thường, máy hiện sóng hiện dạng sóng biến đổi theo thời gian: trục đứng Y là trục điện áp, trục ngang X là trục thời gian. Độ chói hay độ sáng của màn hình đôi khi còn gọi là trục Z.

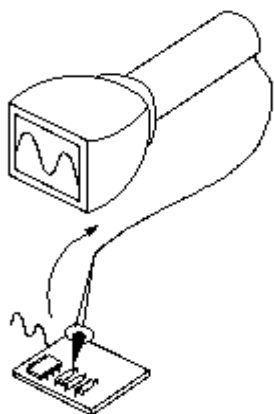


Máy hiện sóng có thể được dùng ở rất nhiều lĩnh vực khác nhau chứ không đơn thuần chỉ trong lĩnh vực điện tử. Với một bộ chuyển đổi hợp lý ta có thể đo được thông số

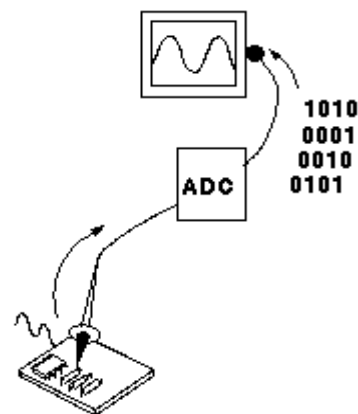
của hầu hết tất cả các hiện tượng vật lý. Bộ chuyển đổi ở đây có nhiệm vụ tạo ra tín hiệu điện tương ứng với đại lượng cần đo, ví dụ như các bộ cảm biến âm thanh, ánh sáng, độ căng, độ rung, áp suất hay nhiệt độ ...

Các thiết bị điện tử thường được chia thành 2 nhóm cơ bản là thiết bị tương tự và thiết bị số, máy hiện sóng cũng vậy. Máy hiện sóng tương tự (Analog oscilloscope) sẽ chuyển trực tiếp tín hiệu điện cần đo thành dòng electron bắn lên màn hình. Điện áp làm lệch chùm electron một cách tỉ lệ và tạo ra tức thời dạng sóng tương ứng trên màn hình. Trong khi đó, máy hiện sóng số (Digital oscilloscope) sẽ lấy mẫu dạng sóng, đưa qua bộ chuyển đổi tương tự / số (ADC). Sau đó nó sử dụng các thông tin dưới dạng số để tái tạo lại dạng sóng trên màn hình.

Tùy vào ứng dụng mà người ta sử dụng máy hiện sóng loại nào cho phù hợp. Thông thường, nếu cần hiển thị dạng tín hiệu dưới dạng thời gian thực (khi chúng



Analog Oscilloscopes

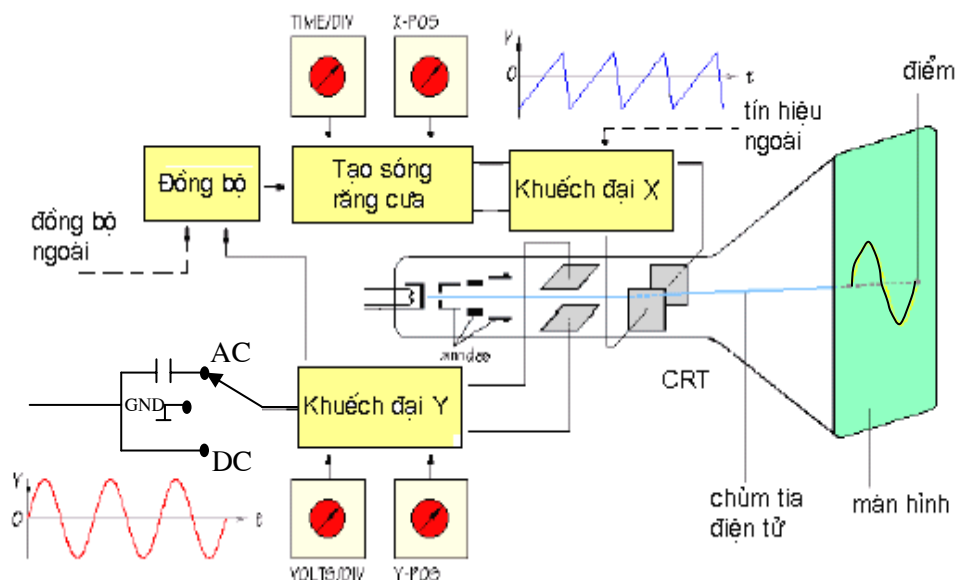


Digital Oscilloscopes

xảy ra) thì sử dụng máy hiện sóng tương tự. Khi cần lưu giữ thông tin cũng như hình ảnh để có thể xử lý sau hay in ra dạng sóng thì người ta sử dụng máy hiện sóng số có khả năng kết nối với máy tính và các bộ vi xử lý.

Phần tiếp theo của tài liệu chúng ta sẽ nói tới máy hiện sóng tương tự, loại dùng phổ biến trong kỹ thuật đo lường điện tử.

II. SƠ ĐỒ KHỐI CỦA MỘT MÁY HIỆN SÓNG THÔNG DỤNG



Tín hiệu vào được đưa qua bộ chuyển mạch ac / dc (khoá K đóng khi cần xác định thành phần dc của tín hiệu còn khi chỉ quan tâm đến thành phần ac thì mở K). Tín hiệu này sẽ qua bộ phân áp (hay còn gọi là bộ suy giảm đầu vào) được điều khiển bởi chuyển mạch núm xoay VOLTS / DIV, nghĩa là xoay núm này cho phép ta điều chỉnh tỉ lệ của sóng theo chiều đứng. Chuyển mạch Y-POS để xác định vị trí theo chiều đứng của sóng, nghĩa là có thể di chuyển sóng theo chiều lên hoặc xuống tùy ý bằng cách xoay núm vặn này. Sau khi qua phân áp, tín hiệu vào sẽ được bộ khuếch đại Y khuếch đại làm lệch để đưa tới điều khiển cặp làm lệch đứng. Tín hiệu của bộ KĐ Y cũng được đưa tới trigo (khối đồng bộ), trường hợp này gọi là đồng bộ trong, để kích thích mạch tạo sóng răng cưa (còn gọi là mạch phát quét) và đưa tới điều khiển cặp làm lệch ngang (để tăng hiệu quả điều khiển, một số mạch còn sử dụng thêm các bộ khuếch đại X sau khối tạo điện áp răng cưa). Đôi khi người ta cũng cho mạch làm việc ở chế độ đồng bộ ngoài bằng cách cắt đường tín hiệu từ KĐ Y, thay vào đó là cho tín hiệu ngoài kích thích khối tạo sóng răng cưa.

Đi vào khối tạo sóng răng cưa còn có hai tín hiệu điều khiển từ núm vặn TIME/DIV và X-POS. TIME/DIV (có nhiều máy kí hiệu là SEC/DIV) cho phép thay đổi tốc độ quét theo chiều ngang, khi đó dạng sóng sẽ dừng trên màn hình với n chu kỳ nếu tần số của sóng đó lớn gấp n lần tần số quét). X-POS là núm điều chỉnh việc di chuyển sóng theo chiều ngang cho tiện quan sát.

Ống phóng tia điện tử CRT đã được mô tả ở phần trước.

Sau đây ta sẽ xem xét phần điều khiển, vận hành và các ứng dụng thông dụng nhất của một máy hiện sóng.

III. THIẾT LẬP CHẾ ĐỘ HOẠT ĐỘNG VÀ CÁCH ĐIỀU KHIỂN MỘT MÁY HIỆN SÓNG

1. Thiết lập chế độ hoạt động cho máy hiện sóng

Sau khi nối đất cho máy hiện sóng ta sẽ điều chỉnh các núm vặn hay công tắc để thiết lập chế độ hoạt động cho máy.

Panel trước của máy hiện sóng gồm 3 phần chính là VERTICAL (phần điều khiển đứng), HORIZONTAL (phần điều khiển ngang) và TRIGGER (phần điều khiển đồng bộ). Một số phần còn lại (FOCUS - độ nét, INTENSITY - độ sáng...) có thể khác nhau tùy thuộc vào hãng sản xuất, loại máy, và model.

Nối các đầu đo vào đúng vị trí (thường có ký hiệu CH1, CH2 với kiểu đầu nối BNC (xem hình bên). Các máy hiện sóng thông thường sẽ có 2 que đo ứng với 2 kênh và màn hình sẽ hiện dạng sóng tương ứng với mỗi kênh.

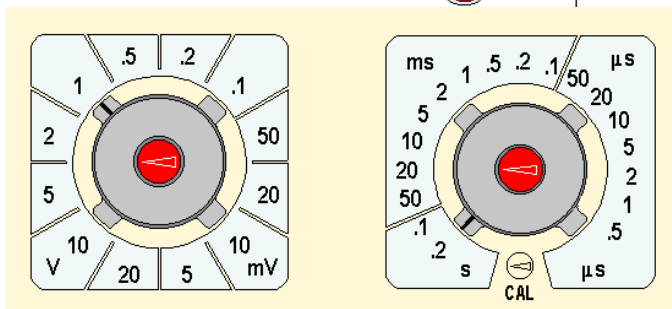


Một số máy hiện sóng có chế độ AUTOSET hoặc PRESET để thiết lập lại toàn bộ phần điều khiển, nếu không ta phải tiến hành bằng tay trước khi sử dụng máy.

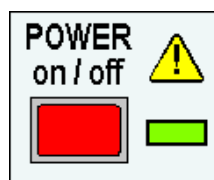
Các bước chuẩn hoá như sau:

1. + Đưa tất cả các nút bấm về vị trí OUT
- + Đưa tất cả các thanh trượt về vị trí UP
- + Đưa tất cả các núm xoay về vị trí CENTRED
- + Đưa nút giữa của VOLTS/DIV, TIME/DIV, HOLD OFF về vị trí CAL (cân chỉnh)

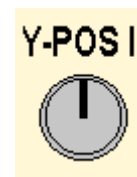
2. Vặn VOLTS/DIV và TIME/DIV về vị trí 1V/DIV và .2s/DIV



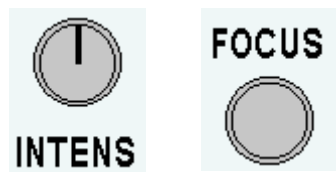
3. Bật nguồn



4. Xoay Y-POS để điều chỉnh điểm sáng theo chiều đứng (điểm sáng sẽ chạy ngang qua màn hình với tốc độ chậm). Nếu vặn TIME/DIV ngược chiều kim đồng hồ (theo chiều giảm) thì điểm sáng sẽ di chuyển nhanh hơn và khi ở vị trí cỡ μs trên màn hình sẽ là 1 vạch sáng thay cho điểm sáng.



5. Điều chỉnh INTENS để thay đổi độ chói và FOCUS để thay đổi độ nét của vạch sáng trên màn hình.



6. Đưa tín hiệu chuẩn để kiểm tra độ chính xác của máy

Đưa đầu đo tới vị trí lấy chuẩn (hoặc là từ máy phát chuẩn hoặc ngay trên máy hiện sóng ở vị trí CAL 1Vpp, 1kHz). Với giá trị chuẩn như trên nếu VOLTS/DIV ở vị trí 1V/DIV và TIME/DIV ở vị trí 1ms/DIV thì trên màn hình sẽ xuất hiện một sóng vuông có biên độ đỉnh đỉnh 1 ô trên màn hình và độ rộng xung cũng là 1 ô trên màn hình. (xoay Y-POS và X-POS để đếm ô một cách chính xác)

Sau khi lấy lại các giá trị chuẩn ở trên, tùy thuộc chế độ làm việc mà ta sử dụng các nút điều khiển tương ứng như sẽ nói ở phần tiếp theo.

2. Các phân điều khiển chính

a. Điều khiển màn hình

Phần này bao gồm:

+ Điều chỉnh độ sáng- INTENSITY - của dạng sóng. Thông thường khi tăng tần số quét cần tăng thêm độ sáng để tiện quan sát hơn. Thực chất đây là điều chỉnh điện áp lưới

+ Điều chỉnh độ nét – FOCUS - của dạng sóng. Thực chất là điều chỉnh điện áp các anot A1, A2 và A3

+ Điều chỉnh độ lệch của trục ngang – TRACE - (khi vị trí của máy ở những điểm khác nhau thì tác dụng của từ trường trái đất cũng khác nhau nên đôi khi phải điều chỉnh để có vị trí cân bằng)

b. Điều khiển theo trục đứng

Phần này sẽ điều khiển vị trí và tỉ lệ của dạng sóng theo chiều đứng. Khi tín hiệu đưa vào càng lớn thì VOLTS/DIV cũng phải ở vị trí lớn và ngược lại.

Ngoài ra còn một số phần như

INVERT: đảo dạng sóng

DC/AC/GD: hiển thị phần một chiều/ xoay chiều/đất của dạng sóng

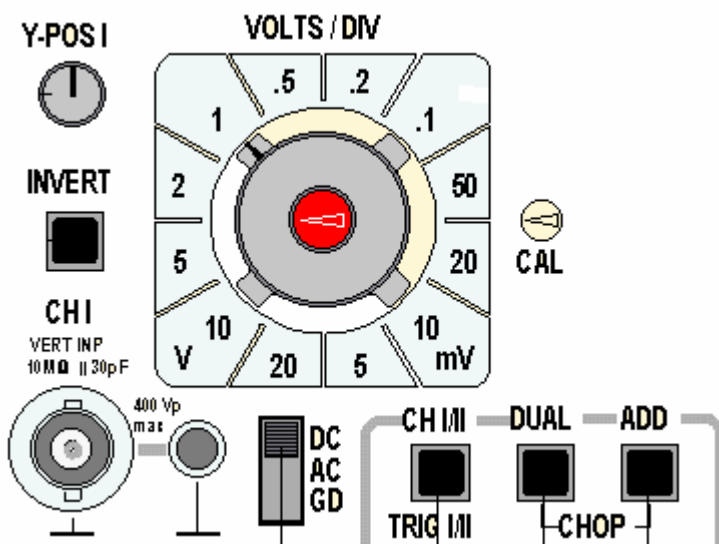
CH I/II: chọn kênh 1 hoặc kênh 2

DUAL: chọn cả hai kênh

ADD: cộng tín hiệu của cả hai kênh

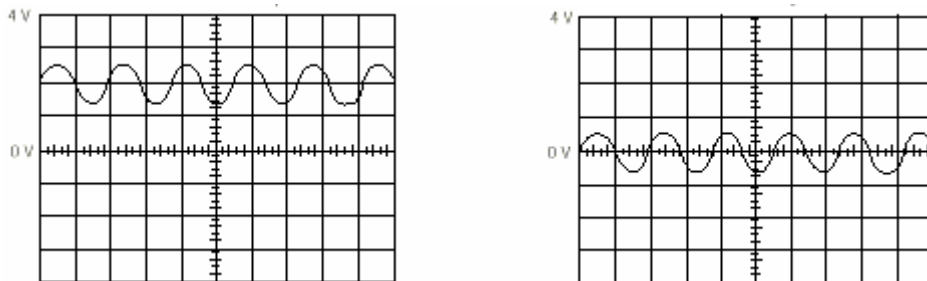
Khi bấm nút INVERT dạng sóng của tín hiệu sẽ bị đảo ngược lại (đảo pha 180°)

Khi gạt công tắc về vị trí GD trên màn hình sẽ xuất hiện một đường ngang, dịch chuyển vị trí của đường này để xác định vị trí đất của tín hiệu

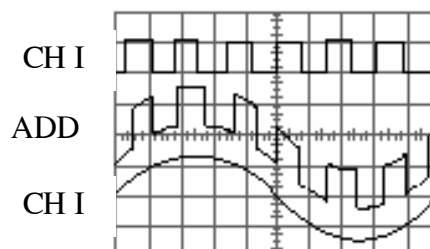
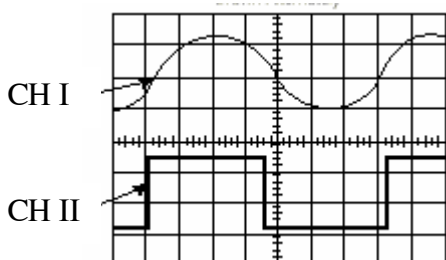


Gạt công tắc về vị trí DC nghĩa là trong tín hiệu bao gồm cả thành phần một chiều và xoay chiều, gạt về vị trí AC là hiện dạng sóng đã tách thành phần một chiều. Xem hình dưới đây: (bên trái là ở chế độ DC và bên phải ở chế độ AC)

Khi ấn nút DUAL để chọn cả hai kênh thì trên màn hình sẽ xuất hiện 2 đồ thị



của 2 dạng sóng ứng với 2 đầu đo. ADD để cộng các sóng với nhau. Nói chung vị trí của 3 nút CH I/II, DUAL và ADD sẽ cho các chế độ hiển thị khác nhau tùy thuộc vào từng loại máy.

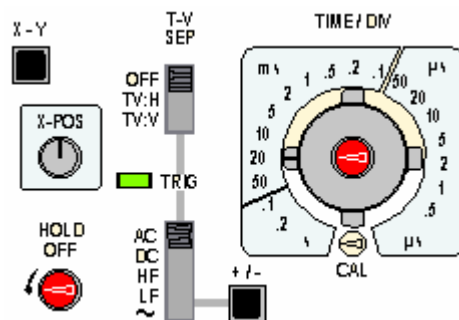


c. Điều khiển theo trục ngang

Phần này điều khiển vị trí và tỉ lệ của dạng sóng theo chiều ngang. Khi tín hiệu đưa vào có tần số càng cao thì TIME/DIV phải càng nhỏ và ngược lại. Ngoài ra còn một số phần sau:

X-Y: ở chế độ này kênh thứ 2 sẽ làm trục X thay cho thời gian như ở chế độ thường.

Chú ý: khi máy hoạt động ở chế độ nhiều kênh thì cũng chỉ có một phần điều khiển theo trục ngang nên tần số quét khi đó sẽ là tần số quét chung cho cả 2 dạng sóng.



IV. ỨNG DỤNG CỦA MÁY HIỆN SÓNG TRONG KỸ THUẬT ĐO LƯỜNG

Máy hiện sóng hiện nay được gọi là máy hiện sóng vạn năng vì không đơn thuần là hiển thị dạng sóng mà nó còn thực hiện được nhiều kỹ thuật khác như thực hiện hàm toán học, thu thập và xử lý số liệu và thậm chí còn phân tích cả phổ tín hiệu ...

Trong phần này chúng ta chỉ nói tới những ứng dụng cơ bản nhất của một máy hiện sóng.

1. Quan sát tín hiệu

Để quan sát được tín hiệu chỉ cần thiết lập máy ở chế độ đồng bộ trong và điều chỉnh tần số quét và trigơ để dạng sóng đứng yên trên màn hình. Khi này có thể xác định được sự biến thiên của tín hiệu theo thời gian như thế nào. Các máy

Chương 8: Máy hiện sóng điện tử

Hiện sóng hiện đại có thể cho phép cùng một lúc 2, 4 hoặc 8 tín hiệu dạng bất kỳ cùng một lúc và tần số quan sát có thể lên tới 400MHz.



2. Đo điện áp

Việc tính giá trị điện áp của tín hiệu được thực hiện bằng cách đếm số ô trên màn hình và nhân với giá trị VOLTS/DIV

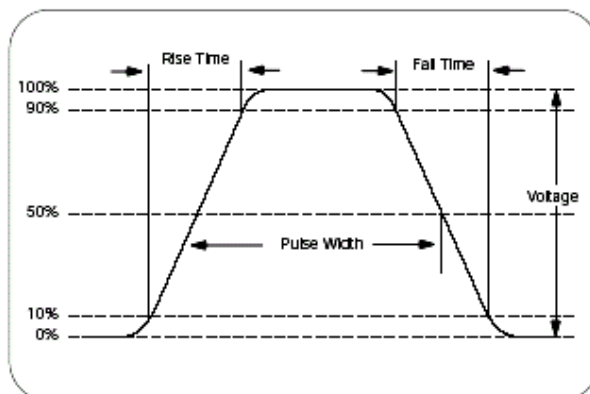
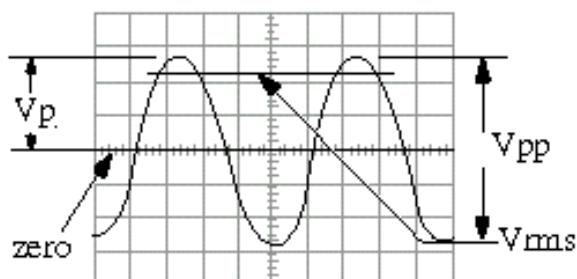
Ví dụ: VOLTS/DIV chỉ 1V thì tín hiệu cho ở hình trên có:

$$V_p = 2,7\text{ ô} \times 1\text{V} = 2,8\text{V}$$

$$V_{pp} = 5,4\text{ ô} \times 1\text{V} = 5,4\text{V}$$

$$V_{rms} = 0,707V_p = 1,98\text{V}$$

Ngoài ra, với tín hiệu xung người ta còn sử dụng máy hiện sóng để xác định thời gian tăng sườn xung (rise time), giảm sườn xung (fall time) và độ rộng xung (pulse width) với cách tính như hình bên

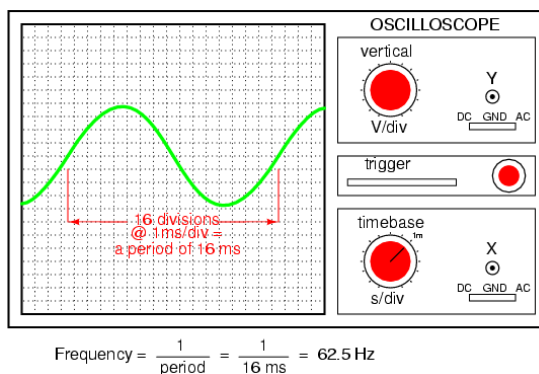


3. Đo tần số và khoảng thời gian

Khoảng thời gian giữa hai điểm của tín hiệu cũng được tính bằng cách đếm số ô theo chiều ngang giữa hai điểm và nhân với giá trị của TIME/DIV

Việc xác định tần số của tín hiệu được thực hiện bằng cách tính chu kỳ theo cách như trên. Sau đó nghịch đảo giá trị của chu kỳ ta tính được tần số.

Ví dụ: ở hình bên s/div là 1ms. Chu kỳ của tín hiệu dài 16đ, do vậy chu kỳ là 16ms ⇒ f = 1/16ms = 62,5Hz



4. Đo tần số và độ lệch pha bằng phương pháp so sánh

Ngoài cách đo tần số thông qua việc đo chu kỳ như ở trên, có thể đo tần số bằng máy hiện sóng như sau: so sánh tần số của tín hiệu cần đo fx với tần số chuẩn fo. Tín hiệu cần đo đưa vào cực Y, tín hiệu tần số chuẩn đưa vào cực X. Chế độ làm việc này của máy hiện sóng gọi là chế độ X-Y mode và các sóng đều có dạng hình sin. Khi đó trên màn hình sẽ hiện ra một đường cong phức tạp gọi là đường cong Lissajou.

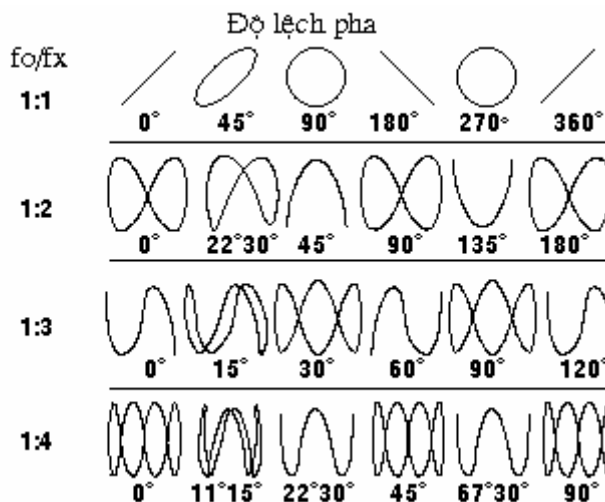
Điều chỉnh tần số chuẩn tới khi tần số cần đo là bội hoặc ước nguyên của tần số chuẩn thì trên màn hình sẽ có một đường Lissajou đứng yên. Hình dáng của đường Lissajou rất khác nhau tùy thuộc vào tỉ số tần số giữa hai tín hiệu và độ lệch pha giữa chúng. Xem hình bên.

Ta có: $\frac{f_o}{f_x} = \frac{m}{n}$

với n là số múi theo chiều ngang và m là số múi theo chiều dọc (hoặc có thể lấy số điểm cắt lớn nhất theo mỗi trục hoặc số điểm tiếp tuyến với hình Lissajou của mỗi trục)

Phương pháp hình Lissajou cho phép đo tần số trong khoảng từ 10Hz tới tần số giới hạn của máy.

Nếu muốn đo độ lệch pha ta cho 2 tần số của hai tín hiệu bằng nhau, khi đó đường Lissajou có dạng elip. Điều chỉnh Y-POS và X-POS sao cho tâm của elip trùng với tâm màn hình (gốc tọa độ). Khi đó góc lệch pha được tính bằng:



$\varphi = \arctg\left(\frac{A}{B}\right)$ với A, B là đường kính trục dài và đường kính trục ngắn của

elip

Nhược điểm của phương pháp này là không xác định được dấu của góc pha và sai số của phép đo khá lớn (5 – 10%)

CHƯƠNG 9:

ĐO LƯỜNG CÁC ĐẠI LƯỢNG KHÔNG ĐIỆN

I. KHÁI NIỆM CHUNG

+ **Đối tượng đo lường** là các đại lượng vật lý không điện như nhiệt độ, áp suất,... là các đại lượng cần đo X. Sau khi tiến hành các quá trình thực nghiệm bằng cách sử dụng các phương tiện điện tử để xử lý tín hiệu, ở đầu ra ta được một đại lượng tương ứng. Sự biến đổi của đại lượng này chứa đựng tất cả các thông tin cần thiết để nhận biết X, việc đo lường đại lượng X thực hiện được là nhờ sử dụng các cảm biến (*Sensor*)

+ **Định nghĩa cảm biến:**

Cảm biến là một thiết bị dùng để biến đổi từ đại lượng vật lý này sang đại lượng vật lý khác mang bản chất điện với một độ chính xác nhất định. Quan hệ giữa đại lượng ra và đại lượng vào là quan hệ hàm đơn trị.



trong đó: X là đại lượng không điện cần đo
Y là đại lượng ra (đại lượng điện), là một hàm của đại lượng cần đo,
 $Y = F(X)$

Việc đo lường Y sẽ cho phép nhận biết giá trị của X; $Y = F(X)$ là dạng lý thuyết của định luật vật lý biểu diễn hoạt động của cảm biến, đồng thời là dạng số biểu diễn sự phụ thuộc của nó vào cấu tạo (kích thước và hình dạng), vật liệu chế tạo cảm biến, đôi khi cả vào môi trường và chế độ sử dụng (nhiệt độ, nguồn nuôi).

Vị trí của cảm biến trong thiết bị đo lường chính là phân chuyển đổi sơ cấp

+ **Lĩnh vực ứng dụng:** cảm biến được sử dụng ở hầu hết các mặt của sản xuất cũng như đời sống xã hội.

ví dụ: Viễn thông: trong các cơ cấu tự động cảnh báo nhiệt độ, độ ẩm, báo cháy... của tổng đài, góp phần đảm bảo tổng đài hoạt động được liên tục; cảm biến tại các thiết bị đầu cuối để chuyển âm thanh, hình ảnh thành tín hiệu điện; tại các thiết bị truyền dẫn chuyển tín hiệu điện thành tín hiệu quang và ngược lại.

Tự động hoá: sử dụng cảm biến để biết được các thông số của đối tượng cần điều khiển (tốc độ động cơ, vận tốc của vật, xe cộ; hướng đi....) từ đó xây dựng phương pháp điều khiển

.....

+ **Nguyên tắc:** cảm biến thường dựa trên các hiệu ứng vật lý biến đổi một dạng năng lượng nào đó (nhiệt, cơ, hoặc bức xạ) thành năng lượng điện. (*xem lại phân chuyển đổi sơ cấp*).

II. CÁC LOẠI CẢM BIẾN

Dưới đây là một số kiểu cảm biến thông dụng nhất

1. Cảm biến kiểu biến trở

+ Cấu tạo: Gồm 3 phần: lõi, dây quấn và con trượt.

Lõi:

Có hình dáng khác nhau: dạng hàm số, dạng nhảy cấp.

Chất liệu: làm bằng bakelit, sứ, kim loại có phủ lớp cách điện.

Dây quấn:

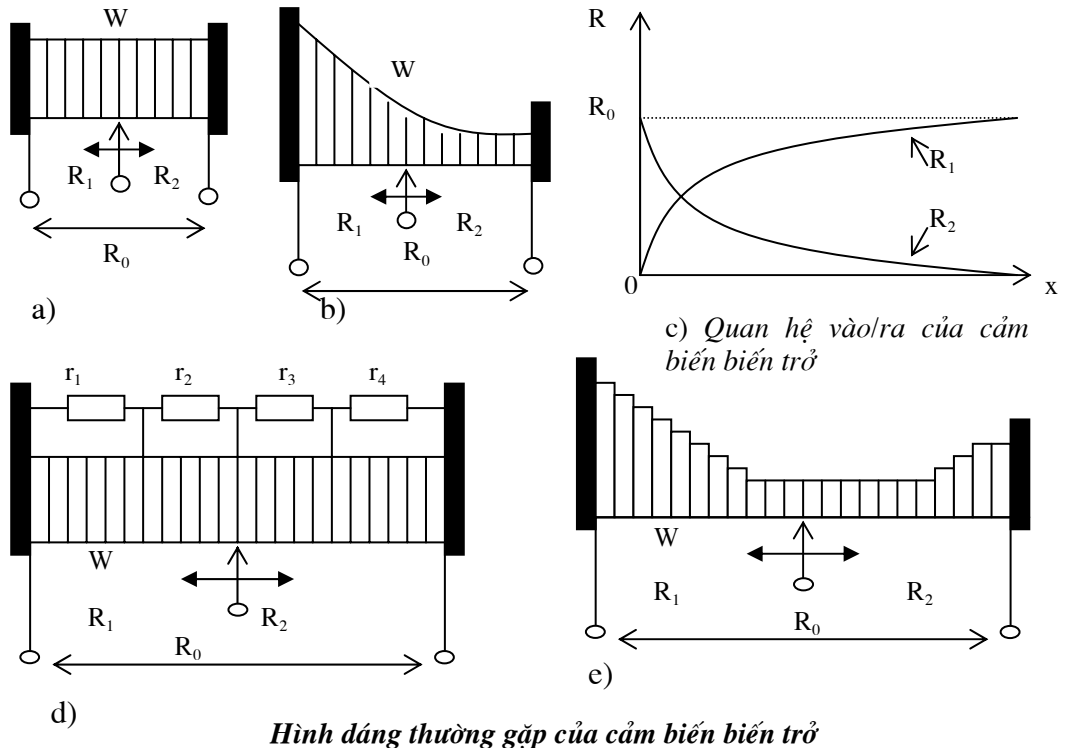
Có đường kính khoảng $\varnothing = (0,02 \div 0,07) \text{mm}$.

Chất liệu: làm bằng đồng, niken, pratin, mangamin. Đối với loại mangamin thì điện trở là ổn định nhất.

Điện trở của dây: tùy từng loại có thể từ vài Ω đến 1000Ω .

Con trượt: chế tạo bằng đồng faberin-fôtfô.

Lực từ khoảng: $0,01 \div 0,05 \text{ N}$.



Hình dáng thường gặp của cảm biến biến trở

+ Nguyên tắc làm việc: khi đại lượng không điện tác động vào con trượt làm con trượt di chuyển, điện trở của cảm biến sẽ thay đổi tương ứng. Nghĩa là:

$$R = f(X)$$

Cảm biến điện trở chỉ cho ta phát hiện sự biến thiên điện trở bằng điện trở của một vòng dây tương ứng với một di chuyển bằng khoảng cách giữa hai vòng dây.

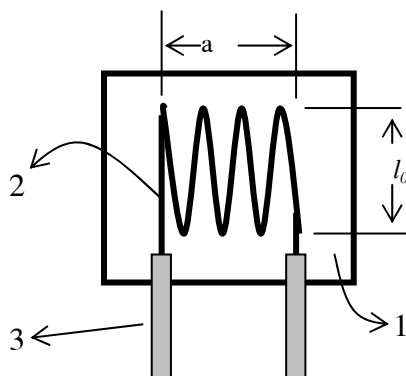
+ Ứng dụng:

Cảm biến biến trở thường dùng để đo di chuyển nhỏ (2-3)mm, đo di chuyển góc, đo lực áp suất $>0,01 \text{N}$

2. Cảm biến điện trở lực căng (tenzômet)

+ Cấu tạo: Hình bên là cấu tạo của cảm biến điện trở lực căng, bao gồm:

1. Tấm giấy mỏng.



2. Dây mảnh: $\Phi = 0,02 \div 0,03\text{mm}$.

Chế tạo bằng vật liệu constantan, nicro, hợp kim platin-iridi

Thông thường $l_0 = 8 \div 15\text{mm}$, khi cần kích thước nhỏ $l_0 = 2,5\text{mm}$.

Chiều rộng $a = 3 \div 10\text{mm}$

Điện trở thay đổi từ $10 \div 150\Omega$. Khi chiều dài tác dụng không bị hạn chế l_0 có thể dài tới 100mm . Điện trở từ $800 \div 1000\Omega$.

3. Thanh dẫn là đường tín hiệu, để nối với mạch đo

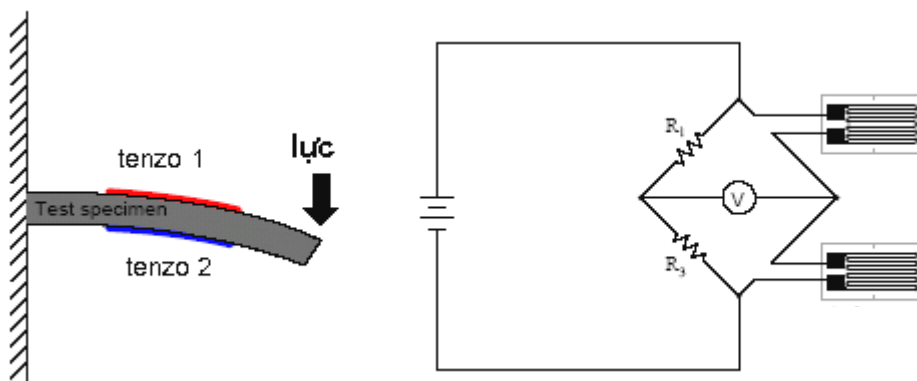
+Nguyên tắc làm việc: dựa trên hiệu ứng tenzô, có một số vật liệu mà khi nó bị biến dạng thì điện trở của nó thay đổi. Khi đo biến dạng $\Delta l/l$, cảm biến được dán trên đối tượng đo, khi đối tượng đo bị biến dạng thì tenzô biến dạng theo và điện trở của tenzô thay đổi một lượng $\Delta R/R$.

Tức là $\Delta R/R=f(\Delta l/l)$

Qua việc xác định biến thiên R, ta có thể xác định được lượng biến thiên về chiều dài l

+ Phân loại: tenzômet chia làm các loại màng mỏng, lá mỏng, dây mảnh

+ Mach đo: thường dùng mạch cầu (cầu 1 chiều hoặc xoay chiều)



+ Ứng dụng:

Đo biến dạng.

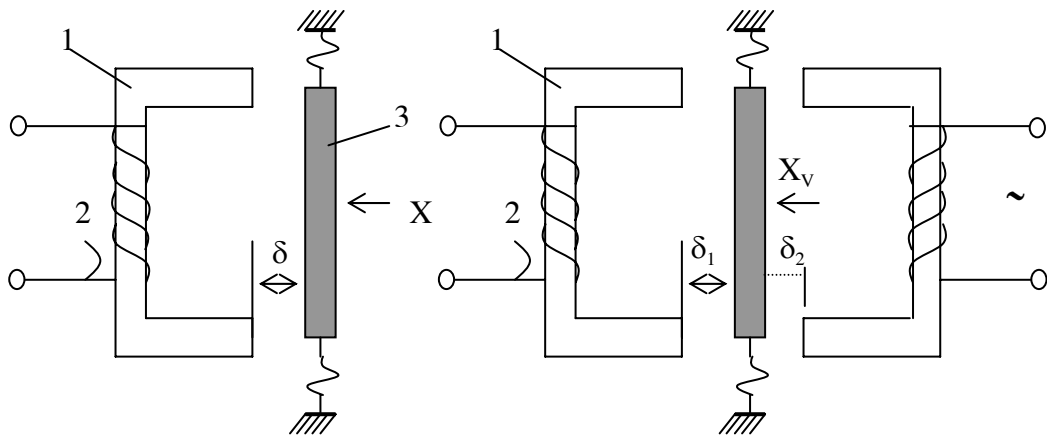
Đo lực, đo áp suất, đo mômen quay, đo gia tốc và các đại lượng khác nếu có thể biến đổi thành biến dạng đàn hồi với ứng suất không bé hơn $(1 \div 2)10^7 \text{N/m}^2$.

Loại cảm biến này có thể đo các đại lượng biến thiên tới vài chục KHZ

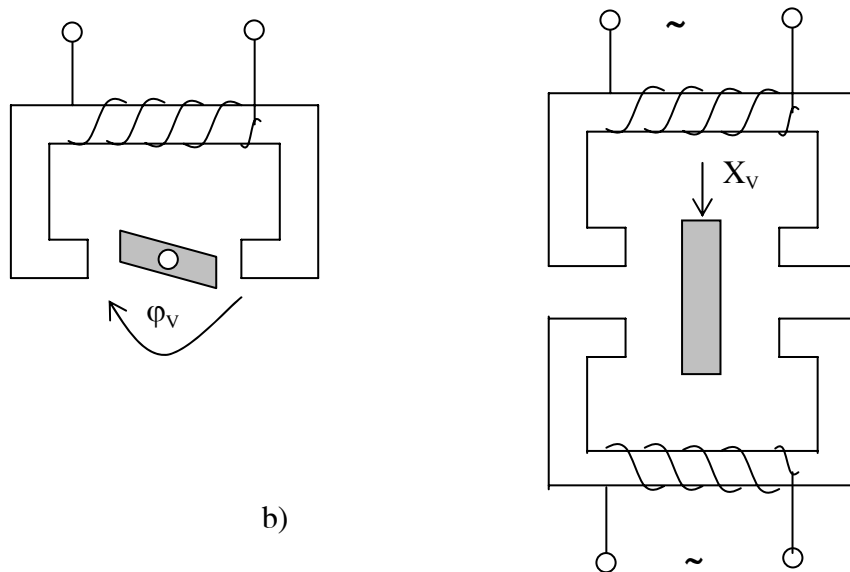
3. Cảm biến kiểu điện cảm

+ Cấu tạo:

Cảm biến điện cảm là một cuộn dây quấn trên lõi thép có khe hở không khí (mạch từ hở). Thông số của nó thay đổi dưới tác động của đại lượng vào X_v .



a)



b)

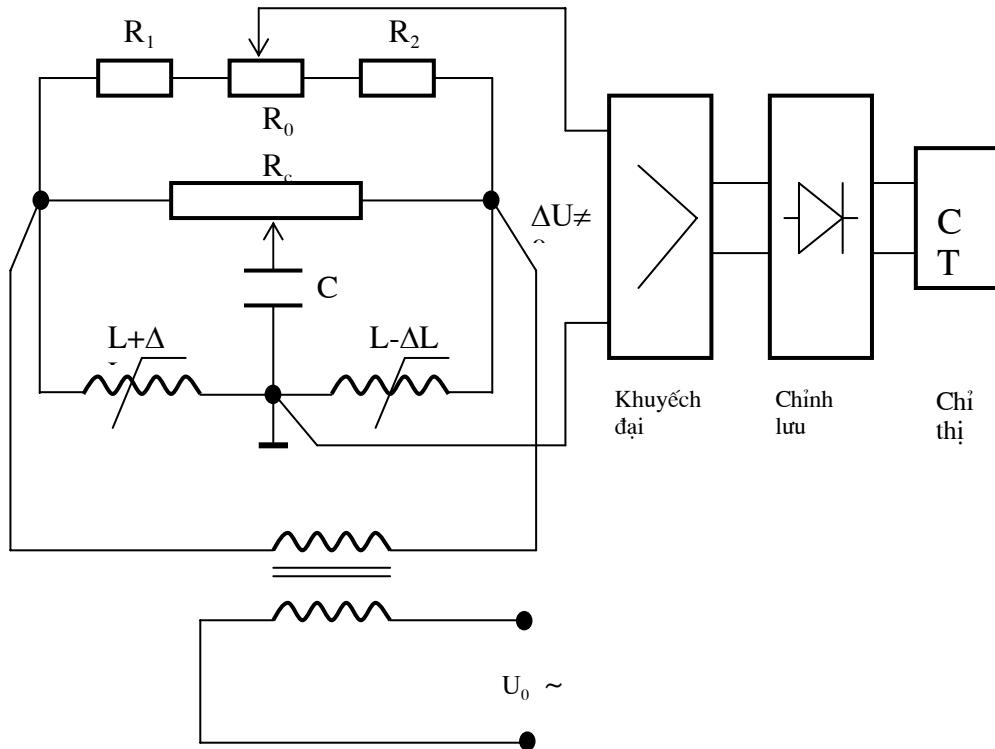
+ Nguyên tắc làm việc: Dưới tác động của đại lượng đo X_v làm cho phần ứng 3 di chuyển, khe hở không khí δ thay đổi làm thay đổi từ trở của lõi thép, do đó điện cảm và tổng trở của cảm biến cũng thay đổi theo. Điện cảm có thể thay đổi do tiết diện khe hở không khí thay đổi hoặc thay đổi do tổn hao dòng điện xoáy dưới tác động của đại lượng đo X_v

Nếu bỏ qua điện trở thuần của cuộn dây và trở từ của lõi thép, ta có:

$$L = W^2 \cdot \mu_0 \cdot s / \delta$$

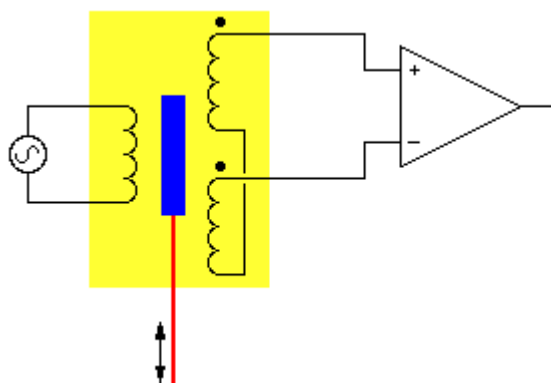
- W: số vòng dây của cuộn dây

- δ : chiều dài khe hở không khí
 - μ_0 : độ từ thẩm của không khí
 - s : tiết diện thực của khe hở không khí
- + Mạch đo: cũng sử dụng mạch cầu là chủ yếu



Sơ đồ cầu đo hai nhánh sử dụng cảm biến điện cảm

+ Ứng dụng:



Tùy từng loại cấu trúc của cảm biến mà cảm biến điện cảm có thể đo được các đại lượng vật lý khác nhau.

- Đo di chuyển từ vài chục μm đến vài chục cm (hình bên)
- Đo chiều dày lớp phủ, đo độ bóng của chi tiết gia công ...
- Đo lực từ 1/10 N đến hàng chục, hàng trăm N.
- Đo áp suất với dải đo: $10^{-3} \text{N/m}^2 \div 10.000 \text{N/m}^2$
- Đo gia tốc: $10^{-2} \text{g} \div 100 \text{g}$.

Cùng loại còn có Hồ cảm, áp từ, cảm ứng chúng là nhóm các cảm biến dựa trên quy luật điện từ: Đại lượng không điện cần đo làm thay đổi điện cảm, hồ cảm của cảm biến hay từ thông, độ từ thẩm của lõi thép.

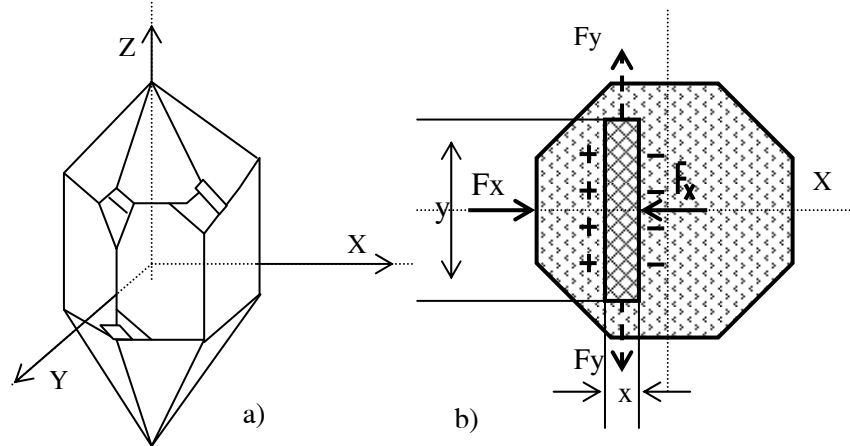
4. Cảm biến kiểu áp điện

+ Cấu tạo:

Vật liệu chế tạo: Tinh thể thạch anh tự nhiên (SiO_2),
Titanatbari BaTiO_3 nhân tạo,
Muối xênhét

...

Cấu trúc một tinh thể thạch anh như sau:



a) Cấu trúc một tinh thể thạch anh
b) Mặt cắt của tinh thể thạch anh

Gồm 3 trục: OX - trục điện,
OY - trục cơ,
OZ - trục quang.

+ Nguyên tắc làm việc:

Nguyên tắc làm việc của cảm biến áp điện dựa trên hiệu ứng áp điện (còn gọi là hiệu ứng piezô). Có một số vật liệu khi chịu tác động một lực cơ học biến thiên trên bề mặt của nó xuất hiện các điện tích q , khi lực tác động ngừng các điện tích q cũng biến mất, hiệu ứng trên gọi là hiệu ứng áp điện thuận. Ngược lại, nếu đặt các vật liệu trên trong các điện trường biến thiên, điện trường tác động lên chúng làm biến dạng cơ học, hiện tượng đó gọi là hiệu ứng áp điện ngược

Hiện tượng áp điện chỉ xảy ra khi :

- Tác động theo trục X một lực F_x , sẽ gây ra hiệu ứng áp điện dọc với điện tích

$q = d_1 \cdot F_x$, d_1 là hằng số áp điện, điện tích sinh ra không phụ thuộc vào cấu trúc hình học của nó mà chỉ phụ thuộc vào độ lớn của lực F_x . Dấu của điện tích thay đổi với sự thay đổi dấu của lực F_x .

- Khi tác động theo trục Y một lực F_y thì sinh ra hiệu ứng áp điện ngang với điện tích $q = -\left(\frac{y}{x}\right)d_1F_y$. Điện tích này phụ thuộc vào kích thước hình học x, y là

kích thước của chuyển đổi theo trục X và trục Y.

d_1 : là hằng số áp điện (còn gọi là mô đun áp điện).

x, y : là kích thước của phân tử áp điện theo trục X và Y.

Dấu của điện tích q với hiệu ứng áp điện dọc và ngang ngược nhau nghĩa là lực F_x nén làm xuất hiện các điện tích cùng dấu với lực F_y kéo và ngược lại.

- Khi tác động theo trục quang (OZ) thì $q = 0$, không có hiệu ứng áp điện.

Chú ý: Trường hợp các cạnh của cảm biến không song song với các trục chính hoặc các lực tác động không song song với các trục thì điện tích sinh ra bé hơn

+ Tính chất của một số vật liệu áp điện:

a, Thạch anh (SiO₂): là vật liệu tự nhiên hoặc tổng hợp có các tính chất sau:

Hằng số áp điện: $d_1 = 2,1 \cdot 10^{-12}$ (C/N).

Hằng số điện môi: $\epsilon = 39,8 \cdot 10^{-12}$ (F/m).

Ứng suất cho phép: $\sigma = 70 \div 100$ N/mm².

Điện trở suất: $\rho = 10^{16}$ Ω/m nhưng phụ thuộc vào nhiệt độ và phụ thuộc vào chiều trục (có giá trị khác nhau ở các chiều trục khác nhau).

Từ $0 \div 200^\circ\text{C}$ thì d_1 không phụ thuộc vào nhiệt độ.

Từ $200 \div 500^\circ\text{C}$ thì d_1 bị giảm đi.

Với 573°C thì tính chất áp điện không còn.

b, TitanatBari (BaTiO₃): là loại vật liệu tổng hợp có tính chất sau:

Hằng số áp điện: $d_1 = 107 \cdot 10^{-12}$ (C/N).

Hằng số điện môi: $\epsilon = 1240 \cdot 10^3$ (F/m).

Mô đun đàn hồi: $E = 115 \cdot 10^1$ (F/mm²).

Các tính chất của BaTiO₃ không phụ thuộc vào độ ẩm nhưng phụ thuộc vào tạp chất, công nghệ chế tạo và điện áp phân cực.

Hệ số áp điện d_1 không phải là hằng số. Nhiều trường hợp giảm 20% sau 2 năm sử dụng, tính chất áp điện của nó không ổn định theo nhiệt độ.

Do có hiện tượng trễ nên đặc tính $q = f(F)$ không tuyến tính nhưng loại vật liệu này có độ bền cơ học cao, rẻ tiền, chế tạo được các hình dáng bất kỳ nên được dùng rộng rãi.

Ngoài ra còn có vật liệu Titanat chì (PbTiO₃) và Ziriconat chì (PbZnO₃) có mô đun điện áp lớn gấp 4 lần BaTiO₃.

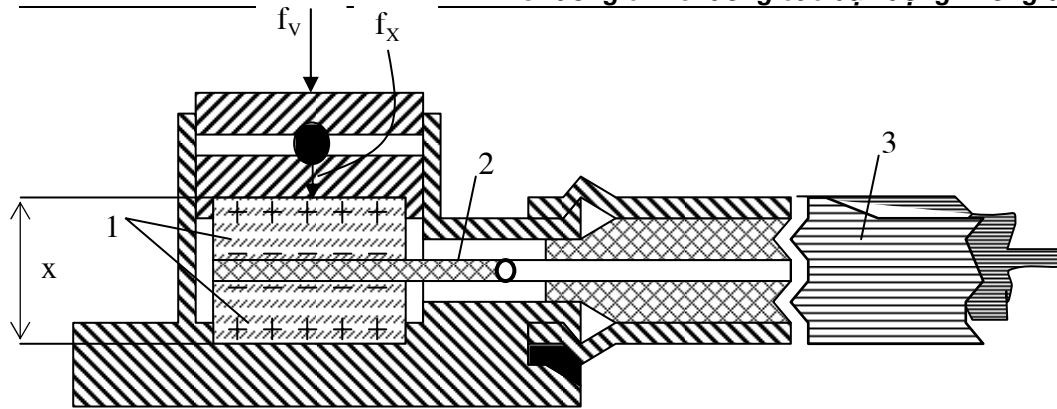
+ Mạch điện ứng dụng:

Ví dụ sơ đồ cấu tạo của cảm biến áp điện để đo lực $f(x)$.

Cấu tạo gồm:

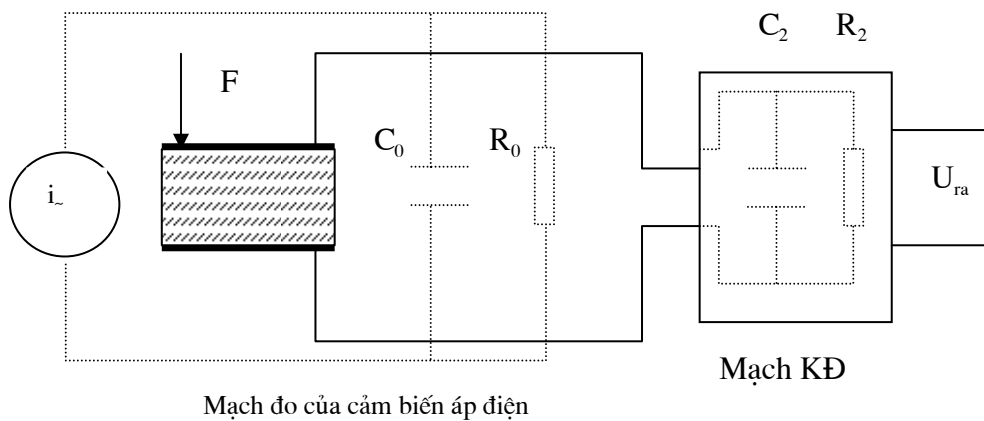
1. Phân tử áp điện.
2. Dây dẫn.
3. Cấp điện.

Và sơ đồ mạch đo của cảm biến áp điện như hình vẽ trang bên:



Khi lực F tác động có dạng $F = F_{\max} \sin \omega t$, thì điện áp ra sẽ là:

$$U_r = I \cdot \frac{R_o \cdot \frac{1}{j\omega C_o}}{R_o + \frac{1}{j\omega C_o}} = j\omega d_1 F \frac{R_o}{1 + j\omega C_o R_o}$$



R_0, R_2, C_0, C_2 là điện trở và điện dung thực của cảm biến và mạch khuếch đại.

+ Ứng dụng:

Dùng để đo lực biến thiên (đến 10.000 N).

Đo áp suất (100 N/mm²)

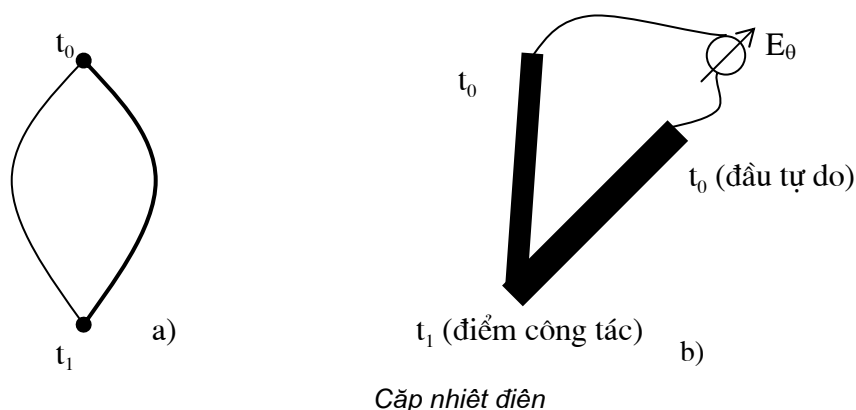
Làm các gia tốc kế đo gia tốc tới 100g (g – gia tốc trọng trường) trong dải tần từ 0,5 ÷ 100 kHz.

Đo các biến dạng , các di chuyển nhỏ

5. Cặp nhiệt điện

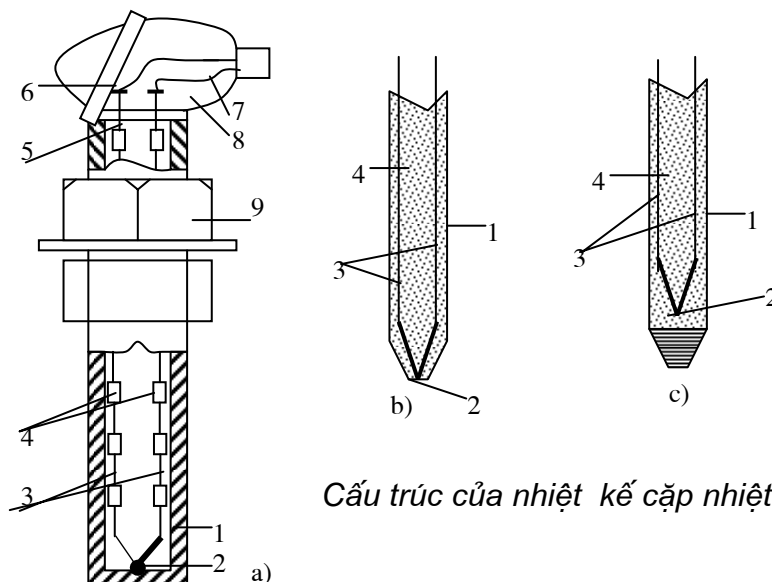
+ Cấu tạo:

Gồm hai hay thanh kim loại khác nhau được hàn với nhau tại một đầu, điểm hàn ấy gọi là điểm công tác hai đầu còn lại gọi là đầu tự do.



Để đảm bảo tránh hư hỏng cơ học và ảnh hưởng ngẫu nhiên của các đối tượng đo, các điện cực nhiệt được đặt trong các vỏ thép bảo vệ. Hình dưới đây là cấu tạo của một loại điện kế chuẩn.

Trên hình vẽ người ta đặt các điện cực (3) trong vỏ bảo vệ (1) có chuỗi cách



điện (4). Mối hàn (2) tiếp xúc với đáy vỏ bảo vệ hay có thể cách ly bằng dầu sứ. Dây dẫn nối dài (7) được nối với điện cực ở đầu nối (8), vít (6) trên phích cắm (5). Vỏ bảo vệ được giữ chắc và đưa vào đối tượng đo, giữ chặt bằng mức (9). Để bảo đảm tiếp xúc chắc chắn, mối hàn (2) được thực hiện bằng máy hàn hơi. Vỏ bảo vệ có dạng hình trụ hay hình côn bằng vật liệu không thấm khí có đường kính (15 – 25)mm và có chiều dài tùy thuộc vào yêu cầu của đối tượng đo từ 100 đến (2500 – 3000)mm. Vật liệu để làm vỏ bảo vệ là các loại thép khác nhau. Đối với nhiệt độ cao, vỏ bảo vệ có thể bằng thạch anh hay gốm.

+ Nguyên tắc làm việc:

Nguyên tắc làm việc của cặp nhiệt điện dựa trên hiện tượng nhiệt điện, nếu nhiệt độ mối hàn t_1 và t_0 khác nhau thì trong mạch khép kín có một dòng điện chạy qua. Chiều của dòng điện này phụ thuộc vào nhiệt độ tương ứng của mối hàn, nghĩa là nếu $t_1 > t_0$ thì dòng điện chạy theo hướng ngược lại. Nếu để hở một đầu thì giữa hai cực xuất hiện một sức điện động nhiệt điện, cụ thể như sau:

Chương 9: Đo lường các đại lượng không điện

Khi chưa làm việc nhiệt độ $t_1 = t_0$, do 2 thanh kim loại là khác nhau được hàn với nhau ở đầu t_1 các điện tử tự do ở hai thanh kim loại là khác nhau do vậy chúng có thể khuếch tán sang nhau nhưng sự khuếch tán này là không đáng kể vì vậy suất điện động nhiệt điện ở hai đầu tự do $E_0 \approx 0$.

Khi làm việc, nhiệt độ $t_1 \neq t_0$, sự khuếch tán các điện tử tự do sang nhau là nhiều hơn \Rightarrow xuất hiện hiệu điện thế ở 2 đầu tự do.

$$E_0 = f(t_1) - f(t_0)$$

Nếu cố định nhiệt độ ở đầu tự do $\Rightarrow f(t_0) = C = \text{const.}$

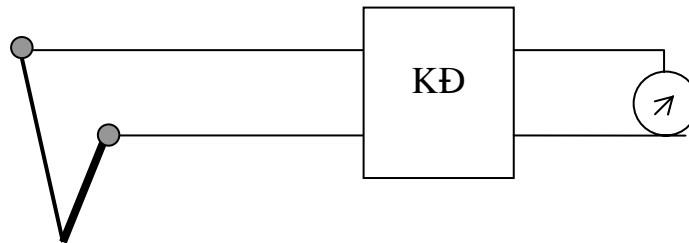
$$\Rightarrow E_0 = f(t_1) - C = f(t_1)$$

Đặc tính kỹ thuật của các cặp nhiệt ngẫu thông dụng:

Cặp nhiệt ngẫu	Dải nhiệt độ làm việc °C	Sức điện động mV
Đồng/ Constantan $\Phi = 1,63 \text{ mm}$	-270-370	-6,258-19,027
Sắt/ Constantan $\Phi = 3,25 \text{ mm}$	-210-800	-8,095-45,498
Chromel/Alumen $\Phi = 3,25 \text{ mm}$	-270-1250	-5,354-50,633
Chromel/Constantan $\Phi = 3,25 \text{ mm}$	-270-870	-9,835-66,473
Platin-Rođi (10%) /Platin $\Phi = 0,51 \text{ mm}$	-50-1500	-0,236-15,576
Platin-Rođi (13%) /Platin $\Phi = 0,51 \text{ mm}$	-50-1500	-0,226-17,445
Platin-Rođi (30%) /Platin-Rođi (6%) $\Phi = 0,51 \text{ mm}$	0-1700	0-12,426
Vonfram-Reni (5%)/Vonfram-Reni (26%)	0-2700	0-38,45

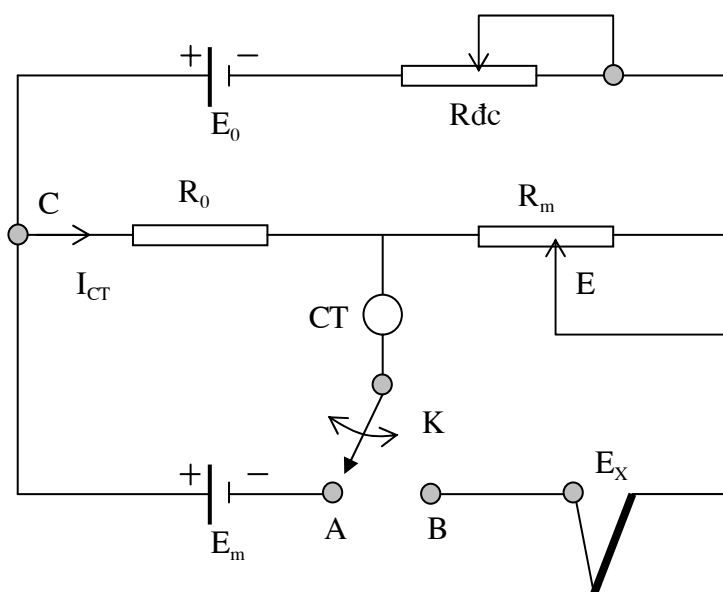
+ Mạch đo:

Dùng mạch đo khuếch đại kết hợp với mV (kim chỉ) hoặc là kết hợp với các chỉ thị số



Mạch đo đơn giản dùng mạch khuếch đại kết hợp với chỉ thị

- Dòng điện kế một chiều :



E_0 : nguồn cung cấp,
 E_m : nguồn pin mẫu,
 $E_m = 1,0181V$,
 $R_{đc}$: điện trở điều chỉnh,
 dòng cung cấp,
 R_0 : điện trở mẫu,
 $R_0 = 10181\Omega$,
 R_m : hộp điện trở mẫu,
 E_x : điện áp cân đo.
 CT: chỉ thị (điện kế chỉ 0)

Mạch đo nhiệt độ dòng điện thế kế một chiều

Đây là dụng cụ đo theo phương pháp so sánh.

Muốn thực hiện phương pháp đo thì phải tiến hành theo 2 bước.

- Đóng khoá K \rightarrow vào A điều chỉnh $R_{đc}$ sao cho điện kế chỉ 0

$$\Rightarrow U_{CD} = E_m = I_{CT} \cdot R_0 \Rightarrow I_{CT} = \frac{E_m}{R_0} = \frac{1,0181}{10181} = 10^{-4}A.$$

- Đóng khoá K \rightarrow sang vị trí B. Điều chỉnh R_m sao cho điện kế chỉ 0. Lúc điện kế chỉ 0 thì $U_{DE} = E_x = I_{ct} \cdot R_{DE} = K \cdot R_{DE}$ với $I_{CT} = \text{const}$

Trên hộp điện trở mẫu R_m có khắc luôn giá trị điện áp

+ Ứng dụng:

Đo nhiệt độ cao cỡ vài trăm độ $\div 1700^\circ C$.

Đo áp suất nhỏ ($10^{-3} \div 10^{-4}$ mmHg).

Đo các đại lượng vật lý khác: Đo tốc độ của gió, tốc độ của dòng chảy, đo di chuyển.

6. Nhiệt điện trở

+ Cấu tạo:

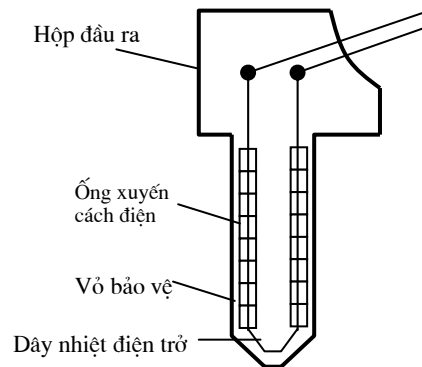
Các nhiệt trở dây (Cu, Ni, Pt) gồm:

Lõi để quấn các nhiệt điện trở lõi bằng gốm sứ, Bakelit, vật liệu cách điện chịu được nhiệt độ cao.

ống xuyên cách điện, bằng gốm, sứ.

Dây nhiệt điện trở đường kính

$\Phi = (0,02 \div 0,07)$ mm với chiều dài (5 \div 20)mm.



Cấu tạo của nhiệt điện trở dây

Hộp đầu ra (để lấy tín hiệu ra bên ngoài).

+ Nguyên tắc làm việc:

Dựa trên các hiệu ứng nhiệt độ. Có một số vật liệu (Cu, Ni) khi nhiệt độ thay đổi thì điện trở của nó cũng thay đổi theo, từ đó người ta chế tạo ra các nhiệt điện trở.

$$R_T = R_0(1 + \alpha t)$$

R_0 là điện trở của dây ở 00c;

α là hệ số nhiệt độ: Đồng là $4,3 \cdot 10^{-3} \text{ 1/}^\circ\text{C}$

Niken là $5 \cdot 10^{-3} \text{ 1/}^\circ\text{C}$

Nhiệt điện trở chia làm 2 loại:

Nhiệt điện trở không đốt nóng: Dòng điện đi qua nó rất nhỏ, để đo nhiệt độ $-50^\circ\text{C} \div 150^\circ\text{C}$.

Nhiệt điện trở đốt nóng: Dòng đi qua nó rất lớn làm cho nhiệt điện trở lớn lên từ vài chục đến vài trăm độ.

Các nhiệt điện trở bán dẫn làm bằng các chất bán dẫn CuO, CoO, MnO...

+ Cấu tạo:

Được chế tạo từ một số oxit kim loại khác nhau như CuO, CoO, MnO... như hình vẽ trang bên.

+ Nguyên tắc làm việc:

Quan hệ giữa nhiệt độ và điện trở của nó

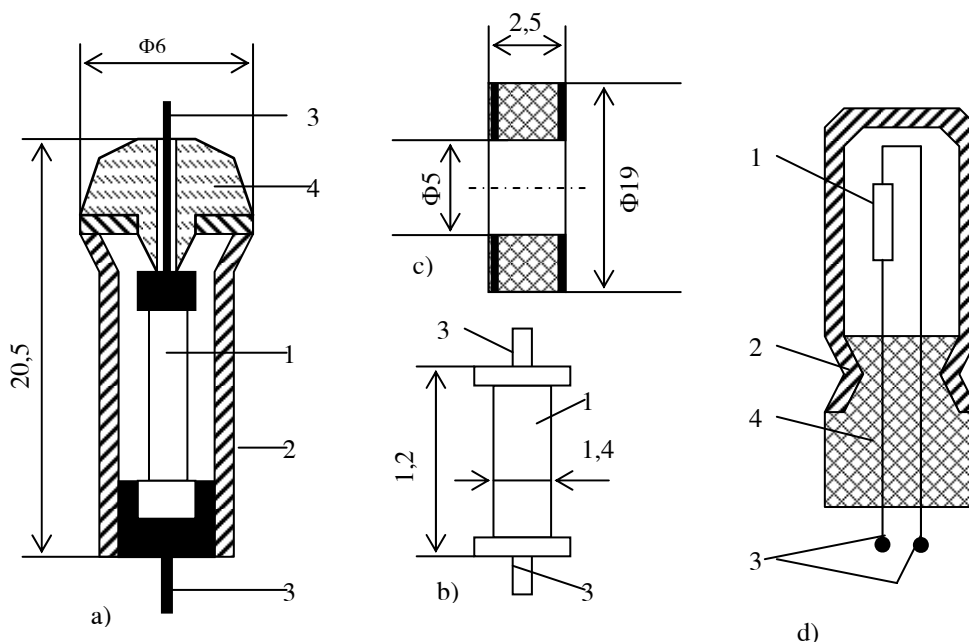
$$R_T = A e^{\beta/T}$$

A là hằng số phụ thuộc vào tính chất vật lý của chất bán dẫn, kích thước hình dáng của nhiệt điện trở,

β là hằng số phụ thuộc vào tính chất vật lý của chất bán dẫn

T là nhiệt độ tuyệt đối, sức điện động là cơ số logarit tự nhiên.

Hệ số nhiệt α của chất bán dẫn mang dấu âm và có giá trị từ $0,02 \div 0,08 \text{ [1/}^\circ\text{C]}$ lớn gấp 8 ÷ 10 lần kim loại và phụ thuộc nhiều vào nhiệt độ. Điện trở suất lớn do đó kích thước của nó rất nhỏ.



Cấu tạo của một số cảm biến nhiệt điện trở bán dẫn

- 1. Dây đặt trong ống sứ.
- 2. Vỏ bảo vệ.
- 3. Đầu ra.
- 4. Giá đỡ.

+ Mạch đo: thông thường hay dùng mạch cầu không cân bằng chỉ có chỉ thị là logôm mét (hình trang bên)

+ Ứng dụng:

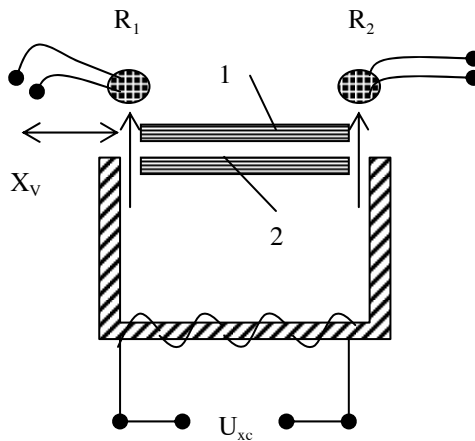
Đo nhiệt độ

Đo các đại lượng không điện như đo di chuyển, đo áp suất.

Dùng để phân tích thành phần, nồng độ của một số hợp chất và chất khí.
dẫn chứng đo dịch chuyển:

Ví dụ đo dịch chuyển:

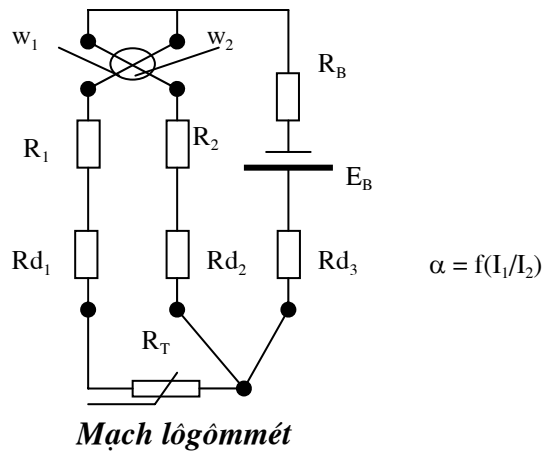
- 1. Tấm chắn.
 - 2. Màn rung.
 - 3. Bộ rung điện từ.
- R_1, R_2 là các nhiệt điện trở.



+ Nguyên tắc đo:

Khi chưa có di chuyển X_V thì lá chắn ở giữa, hai khe hở thổi vào hai cảm biến là như nhau.

Khi có X_V tác động, lá chắn di chuyển hai lá chắn là khác nhau, lượng gió thổi vào hai cảm biến là khác nhau \rightarrow hai điện trở có giá trị khác, gấp 2 điện trở này vào 2 nhánh cầu để chỉ thị.



7. Cảm biến quang

+ Cấu tạo:

Các cảm biến quang được sử dụng để chuyển thông tin từ ánh sáng nhìn thấy hoặc tia hồng ngoại (IR) và tia tử ngoại (UV) thành tín hiệu điện

Phân cảm biến quang ta đã xem xét kỹ lưỡng ở phần Cầu kiện Điện tử, ở đây không xét lại

+ Ứng dụng:

Trong thực tế, các tế bào quang dẫn thường được ứng dụng trong hai trường hợp:

- Phát hiện tín hiệu quang.
- Tế bào quang dẫn có thể được sử dụng để biến đổi xung quang thành xung điện. Sự ngắt quãng của xung ánh sáng chiếu lên tế bào quang dẫn sẽ được phản ánh trung thực qua xung điện của mạch đo, do vậy các thông tin mà xung ánh sáng mang đến sẽ được thể hiện trên xung điện. Người ta ứng dụng mạch đo kiểu này để đếm hoặc đo tốc độ quay của đĩa.

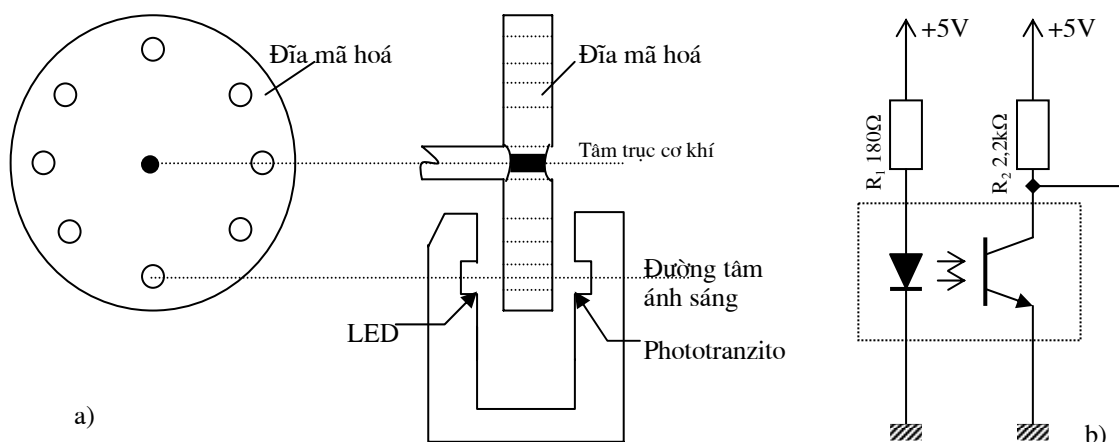
- Đo nhiệt độ
- Xác định vị trí
- Đo vận tốc

Sau đây là 2 ví dụ

Ví dụ 1: Sử dụng bộ cảm biến quang tốc độ

Hình dưới là sơ đồ sử dụng bộ cảm biến quang tốc độ. Đĩa mã hoá gắn trên trục động cơ gồm các lỗ, trên hình có tám lỗ. Đĩa đặt giữa nguồn tia hồng ngoại do điốt phát quang LED cung cấp và đầu thu là tranzito quang (hình b). Khi đĩa quay tranzito quang sẽ chỉ chuyển mạch nếu vị trí LED, lỗ, tranzito quang thẳng hàng. Khi đó tranzito đưa điện áp trên R_2 về mức thấp. Khi đĩa ngăn ánh sáng thì tranzito bị khoá, kết quả điện áp trên R_2 về mức cao.

Kết quả là khi đĩa mã hoá quay, ứng với hình a trên đầu ra R_2 ta được tám xung chữ nhật. Tần số xung phụ thuộc vào tốc độ đĩa.



Bộ cảm biến quang tốc độ với đĩa mã hoá

a) Sơ đồ cảm biến quang tốc độ.

b) Sơ đồ nguyên lý tranzito quang.

Nếu ta muốn duy trì tốc độ quay của rôto ở tốc độ không đổi nào đó ứng với chu kỳ tín hiệu do bộ cảm biến tốc độ tạo nên, chu kỳ này xác định điểm đặt tốc độ. Để xác định chiều quay (thuận hoặc nghịch) cần sử dụng bộ cảm biến kép gồm có hai LED và hai tranzito quang, hai đĩa mã hoá. Khi đĩa quay ta nhận được hai xung chữ nhật lệch nhau 90° . Chiều quay được xác định bằng vị trí tương đối của hai tín hiệu ra. Tốc độ bằng 0 có nghĩa là xung tiếp theo không bao giờ tới. Trong thực tế áp dụng ta sử dụng bộ thời gian tràn khi các xung đến lớn hơn 65536 bằng bộ đếm thời gian thanh ghi.

Thông thường các bộ cảm biến quang tốc độ còn kèm theo khả năng xử lý sườn các xung tín hiệu và trên cơ sở đó cho phép tăng số lượng vạch đếm trong một vòng đĩa lên bốn lần. Chuỗi xung A hoặc B được đưa tới cửa vào của khâu đếm tiến, biết số xung trong một chu kỳ, ta tính được tốc độ quay của động cơ:

$$n [\text{vòng/phút}] = \frac{60N}{4N_0T_n}$$

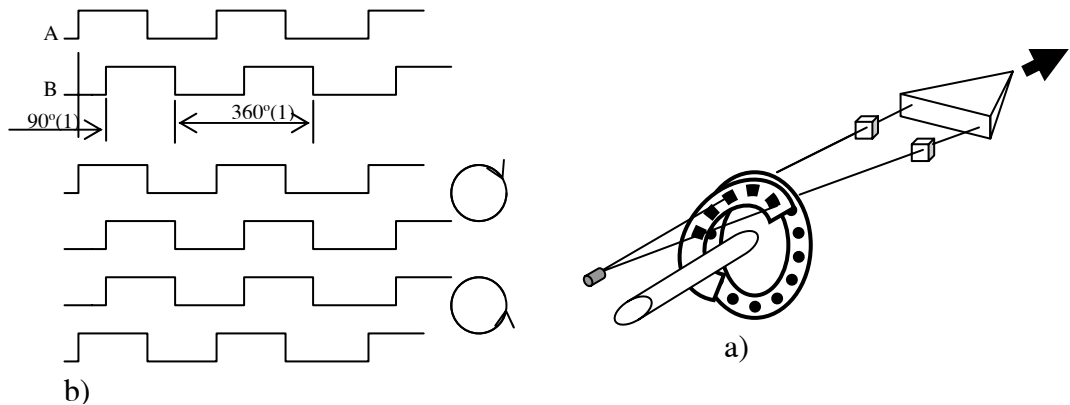
trong đó:

T_n là chu kỳ điều chỉnh tốc độ, ở đây chu kỳ đếm xung tính bằng giây.

N_0 là số xung trong một vòng, còn gọi là độ phân giải của bộ cảm biến tốc độ.

N là số xung trong thời gian T_n .

Để nâng cao độ phân giải của phép đo tốc độ ta có giải pháp là tăng số lỗ trong một rãnh, ta có đĩa mã hoá gồm nhiều rãnh, mỗi rãnh có số lỗ tăng dần theo quan hệ 2^n , n là số rãnh.



a) Bộ cảm biến quang tốc độ chiều quay;
b) Xác định chiều quay bằng so sánh pha 2 tín hiệu

Ví dụ 2: Tốc kế sợi quang (vấn đề này khá phức tạp, ở đây chỉ trình bày Nguyên tắc)

Tốc kế laser sử dụng hiệu ứng Doppler là dụng cụ đo tốc độ của các đối tượng bằng cách truyền dẫn (đối với dòng chất lỏng) hoặc bằng phản xạ (đối với vật rắn chuyển động dưới đầu laser). Dải đo rất rộng từ $10^{-6} - 10^5$ m/s. Phép đo không làm thay đổi chuyển động của hệ.

Nguyên tắc hoạt động của tốc kế sợi quang là chiếu sáng đối tượng cần đo tốc độ bằng một lưới các vân sáng. Ánh sáng sáng khuếch tán từ đối tượng tuân theo **hiệu ứng Doppler nghĩa là tần số của nó khác với tần số ánh sáng nguồn**. Độ lệch tần số này phụ thuộc vào tốc độ của vật.

Trong trường hợp cần đo tốc độ dòng chảy nên cho vào dòng chảy các hạt kích thước đủ nhỏ để không làm ảnh hưởng tới tốc độ của dòng chảy. Các hạt này sẽ khuếch tán ánh sáng khi có nguồn sáng cắt qua. Tín hiệu quang do các hạt phát ra được điều biến cường độ các vân tối, sáng với tần số tỷ lệ với tốc độ dòng chảy.

Tần số điều biến ánh sáng do các hạt khuếch tán là:

$$f = |V| / y$$

với $|V|$ là thành phần tốc độ của các hạt vuông góc với vân sáng,
 y là khoảng cách giữa các vân sáng.

Theo một phương pháp khác, hạt cắt qua một trong hai tia sáng không song song đến từ một nguồn laser He, Ne . Ta nhận được hai tia khuếch tán từ hạt, mỗi tia được đặc trưng bằng tần số Doppler. Giao thoa của hai tia này tạo nên một số f (phách tần) có thể suy ra giá trị của tốc độ nhưng không biết chiều chuyển động. Có thể khắc phục điều này bằng cách sử dụng hai tốc độ kế vuông góc. Ta đã biết hai thành phần tốc độ do vậy có thể xây dựng được vectơ V .

Ta cũng có thể điều pha Φ của một trong hai tia ở tốc độ $d\Phi/dt$ nhờ khối Bragg. Các vân lệch pha với tốc độ V_0 :

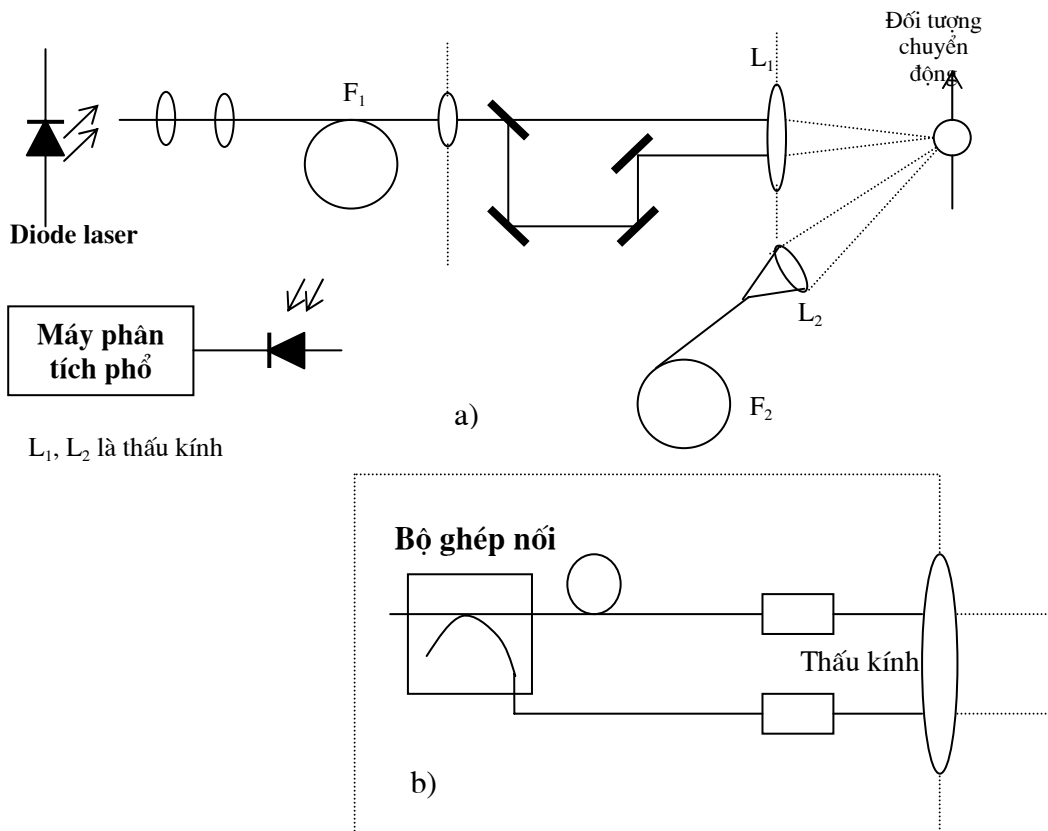
$$V_0 = \frac{y}{2\pi} \cdot \frac{d\Phi}{dt}$$

và ánh sáng khuếch tán bị điều biến ở tần số

$$f = |V - V_0| / y$$

Ta chọn $d\Phi/dt$ sao cho V_0 luôn lớn hơn vận tốc V của các hạt. Theo phương pháp này ta biết cả độ lớn và chiều của tốc độ.

Một diot laser có thể sử dụng trước khối laser Bragg dùng để điều biến dòng phát. Các sợi quang phối hợp với một diot quang để tạo nên thiết bị đo hoàn chỉnh (hình vẽ), với diot laser bước sóng 850 nm , công suất 5 mW , F_1 sợi đơn mode dài 5 m , F_2 sợi đa mode dài 5 m .



L_1, L_2 là thấu kính

- Đo tốc độ kế Doppler diode laser và sợi quang;
 a) Chùm tia chiếu qua vật đo vận tốc bằng hệ thống thông thường;
 b) Chia chùm tia bằng bộ nối ghép quang

MỘT SỐ GỢI Ý:

- + Đo nhiệt độ: có thể sử dụng: cặp nhiệt điện, điện trở nhiệt
- + Đo tốc độ tròn: dùng cảm biến quang
- + Đo tốc độ dài, có phạm vi di chuyển nhỏ: dùng cảm biến điện cảm.
- + Đo tốc độ dài, phạm vi di chuyển và tốc độ lớn, có thể dùng cảm biến quang
- + Đo lực dùng cảm biến kiểu áp điện.
- + Đo độ rung có thể dùng tenzômét

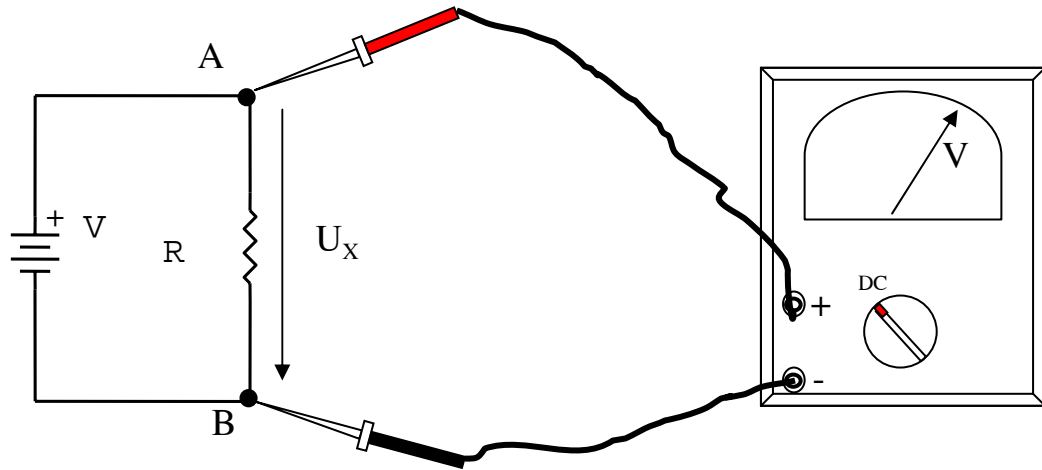
PHỤ LỤC I.

Các phép đo cơ bản trong kỹ thuật điện tử

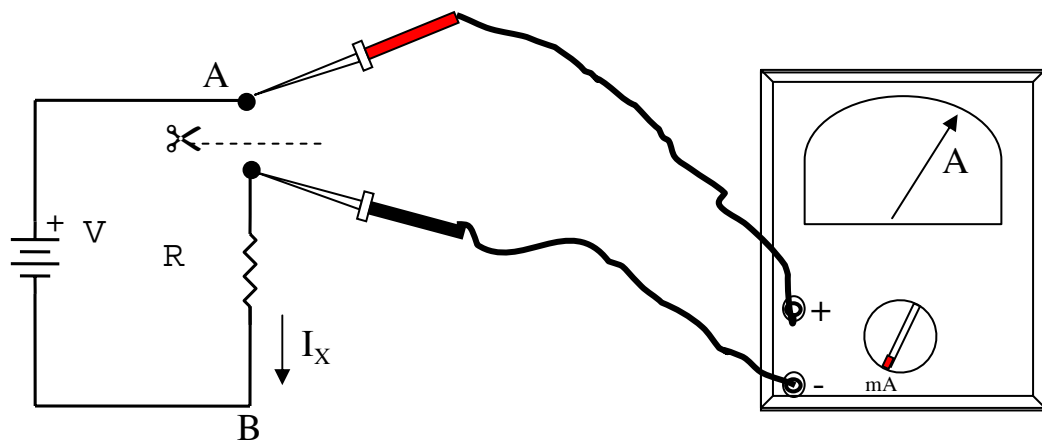
1. Đo điện áp và dòng điện bằng đồng hồ vạn năng (ĐHVN)™

Đây là hai đại lượng cơ bản nhất, chúng có điểm khác biệt là:

- Đo điện áp: là đo điện áp giữa hai điểm A và B nào đó của mạch điện, khi đó ĐHVN mắc song song với điện trở tải

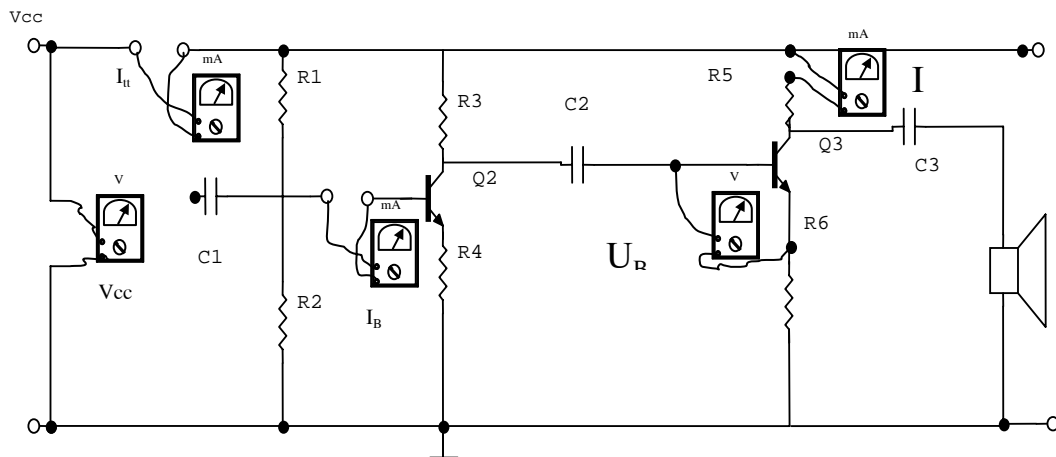


Để phép đo chính xác, lý tưởng $R_M = \infty$



Đo dòng điện, để phép đo chính xác, lý tưởng $R_M = 0$

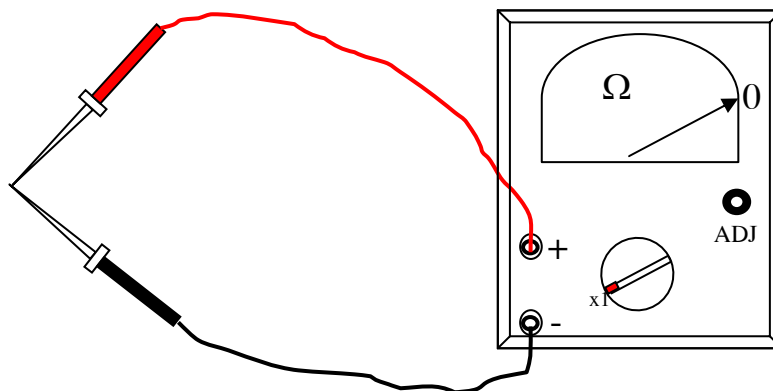
- Đo dòng điện là đo dòng điện chạy qua một điểm nào đó của mạch điện, khi đó ĐHVN được mắc nối tiếp với điện trở tải tại điểm A hoặc B:
- Khi đo điện áp và dòng điện DC cần chú ý tới cực tính của nguồn điện:
- + Que đỏ, đặt ở điểm có điện thế hoặc dòng điện cao hơn
- + Que đen, đặt ở điểm có điện thế hoặc dòng điện thấp hơn.
- Khi không khẳng định được điểm có thế thấp, điểm có thế cao thì tiến hành đo nhanh, nếu thấy kim quay ngược thì đảo đầu que đo
- Ví dụ: Khi đo một vài thông số của một mạch KĐ dùng Transistor, như điện áp cung cấp: V_{cc} , dòng áp tiêu thụ trên toàn mạch: I_{tt} , V_b , V_e , V_c , U_{BE} , I_B , I_C , I_E ... bố trí mạch đo có dạng:



2. Đo điện trở bằng ĐHVN

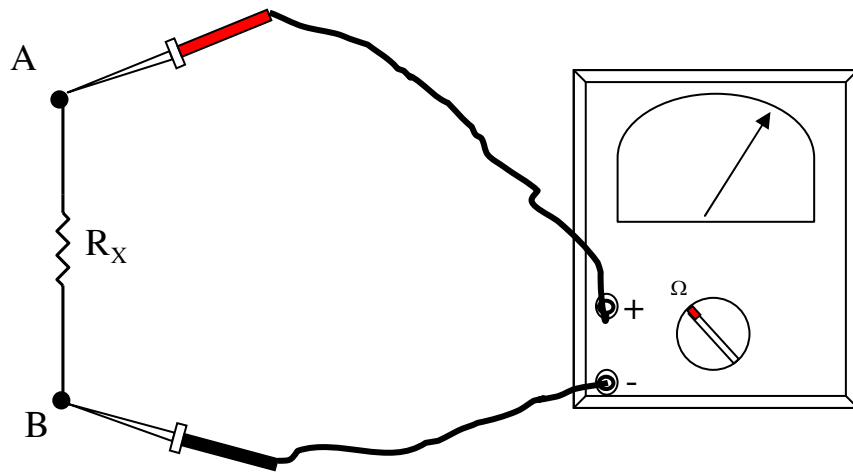
Do điện trở là phần tử thụ động, không mang năng lượng, vì vậy để đo R người ta phải dùng nguồn PIN, nguồn có thể là 3V, 12V tùy theo các thang đo, thông thường:

- + Thang :x1; x10; x100; x1K dùng nguồn 3V
- + Thang: x10K; x100K; dùng nguồn 12V
- Trước khi đo ta phải tiến hành chuẩn đồng hồ, bằng cách, chập 2 que đo, rồi quan sát xem kim chỉ thị đã về ‘0’ chưa?. Nếu chưa về phải chỉnh núm ADJ để kim về “0”. Nếu chỉnh núm này mà không về “0” phải thay nguồn PIN:



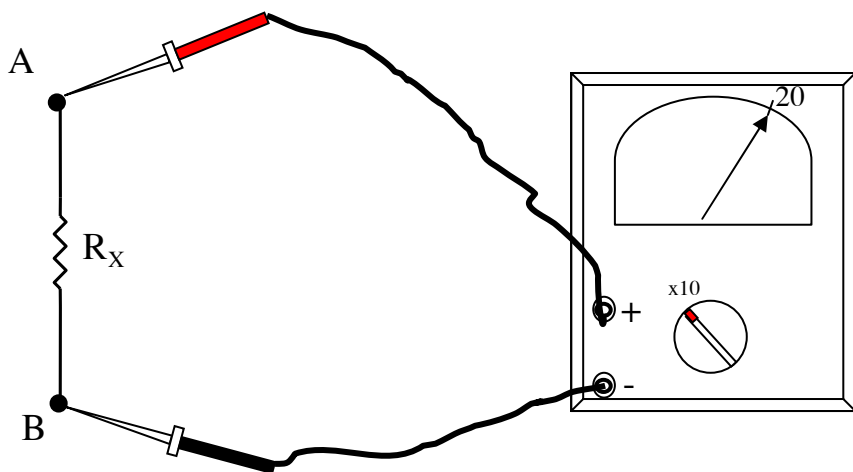
Chỉnh đồng hồ

- Khi đo lưu ý không chạm tay vào hai đầu điện trở, làm như vậy phép đo sẽ không chính xác



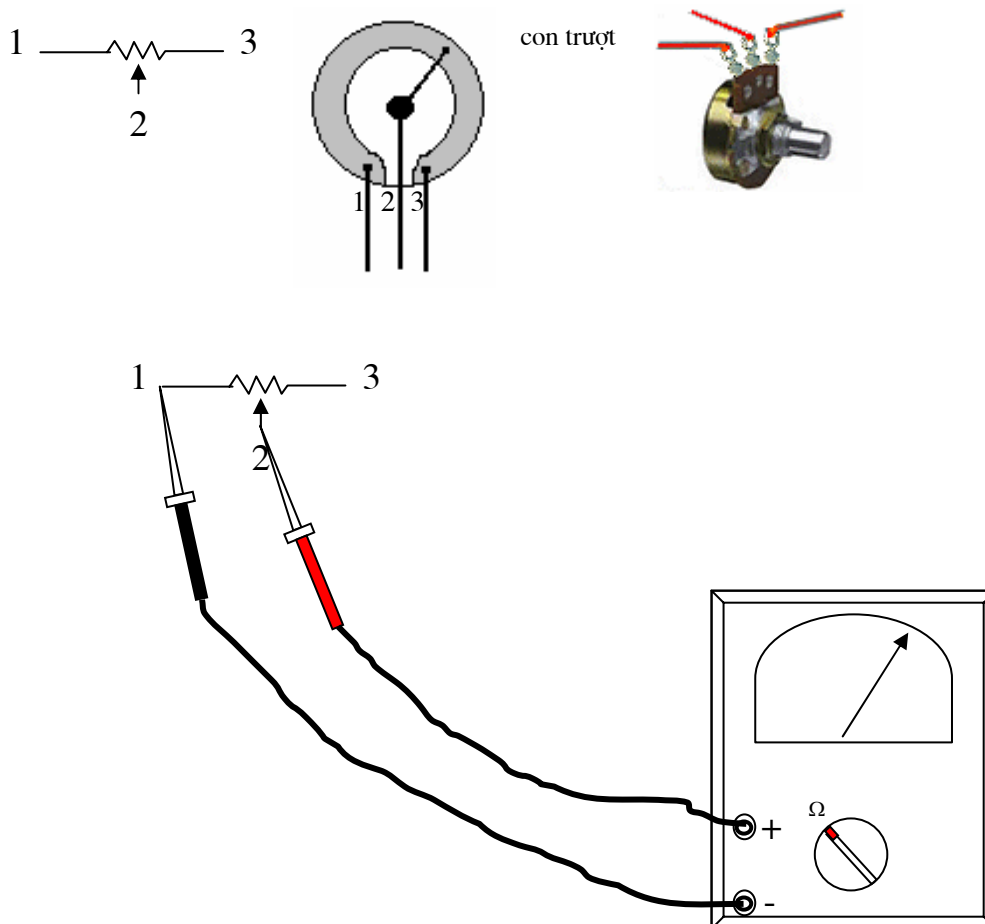
Phép đo điện trở

- Giá trị R được xác định bằng số vạch trên ĐHVN x giá trị thang đo



Kết quả=10x20=200Ω

Chú ý: Đo kiểm tra ngắn mạch giữa 2 điểm, thì kết quả đo là 0Ω , còn đo hở mạch giữa 2 điểm, kết quả đo là $\infty\Omega$

3. Đo và kiểm tra biến trở:

- + Đo $R_{1,3}$ = giá trị ghi trên thân biến trở
- + Đo $R_{1,2}$ Kim chỉ thị phải chuyển động

4. Đo kiểm tra xác định cực tính D

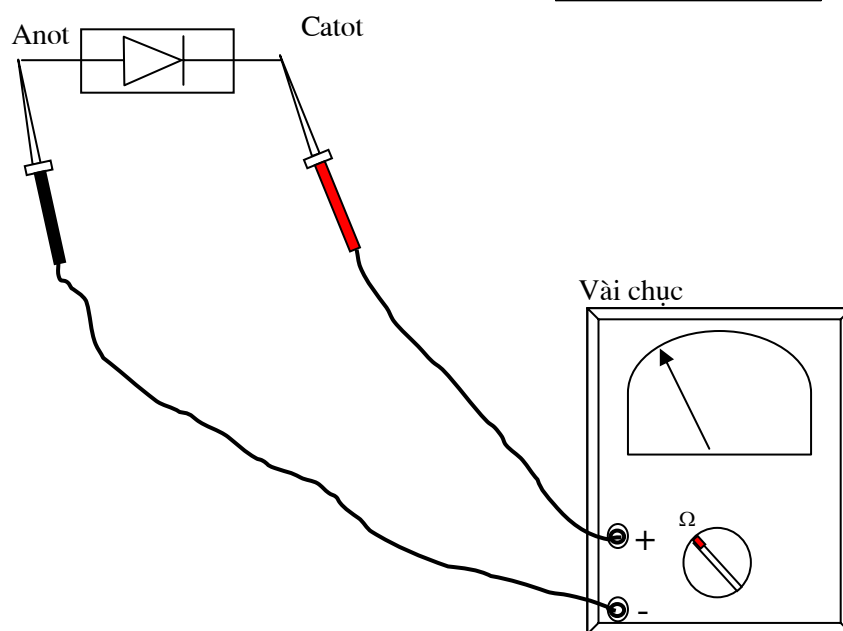
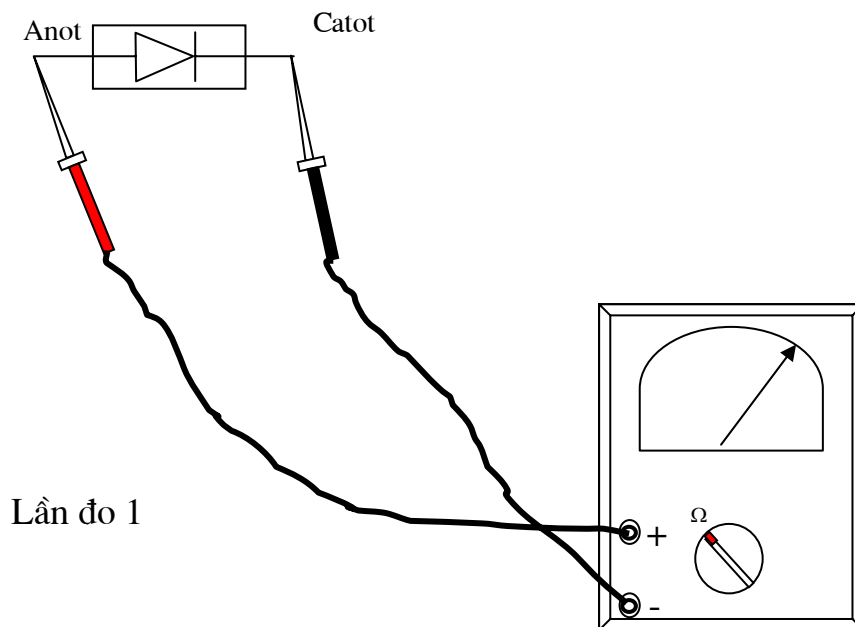
Để xác định cực tính của D ta sử dụng trực tiếp nguồn PIN của ĐHVN để phân cực.

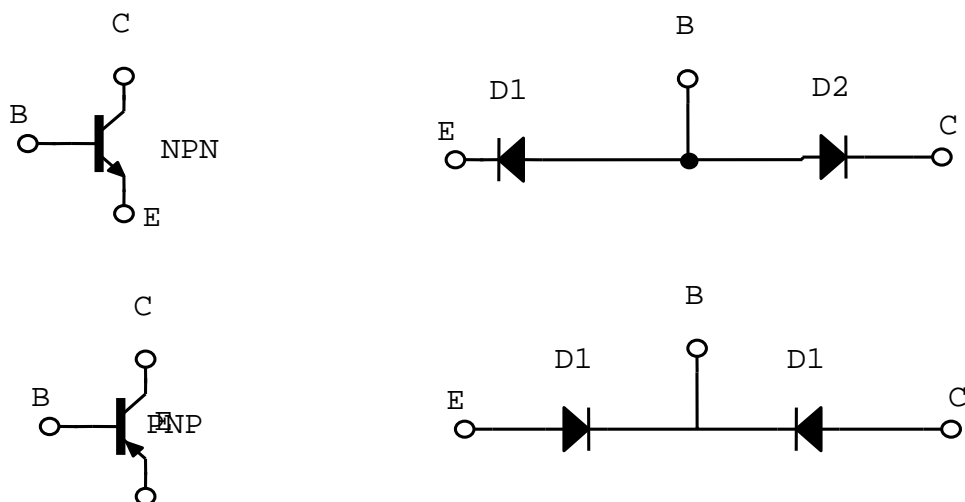
- Chuyển về đo Ω , chọn thang x1, ta tiến hành đảo que đo 2 lần.

Nếu quan sát thấy một lần kim đồng hồ không lên $=\infty$ (hết vạch), và một lần chỉ thị khoảng vài chục Ω (10-15 Ω), thì D còn tốt.

- Khi đó đầu nối với que đen là Anốt, và đầu nối với que đỏ là Catot

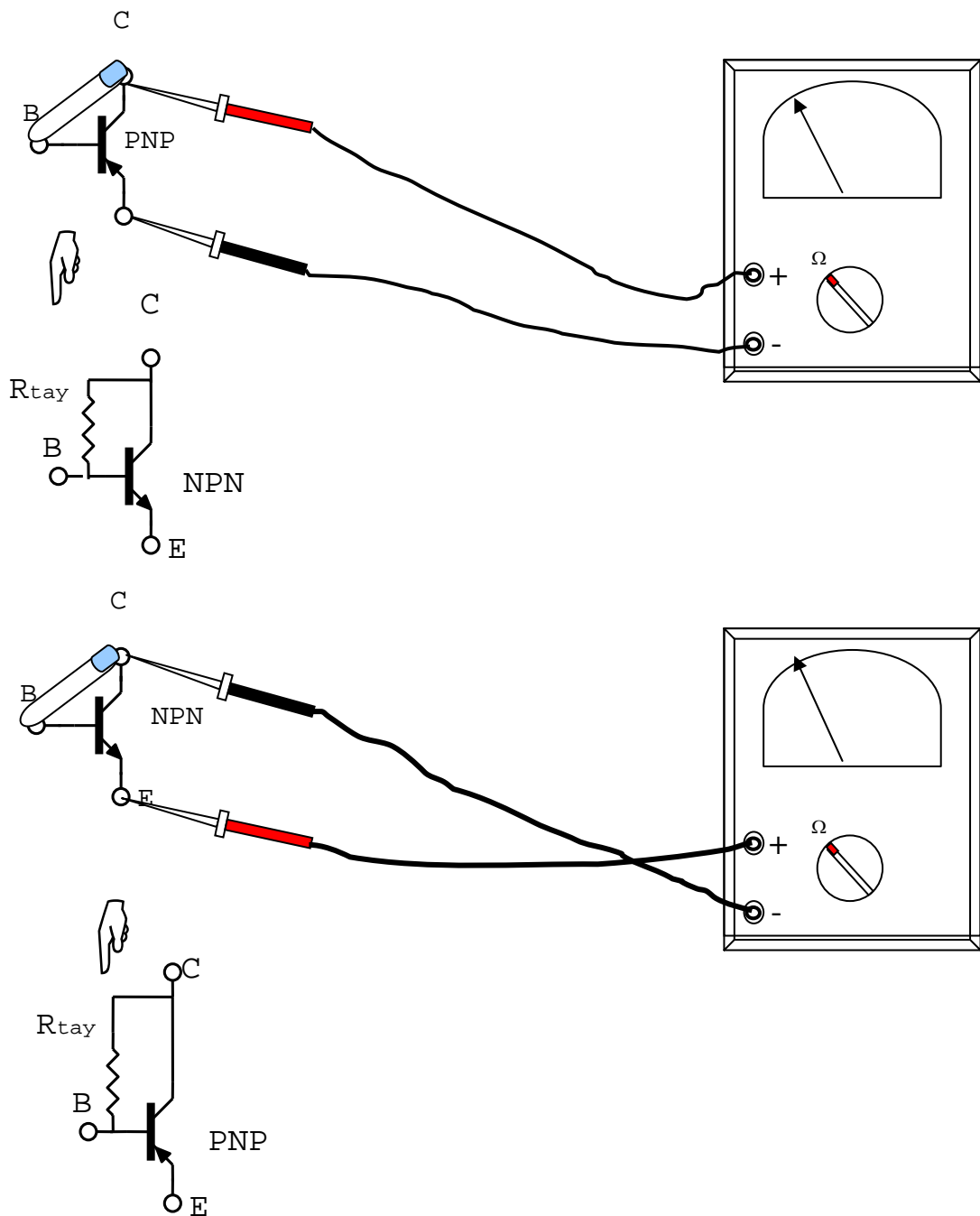
Chú ý: khi đo, kiểm tra và xác định cực tính của LED, ta chọn thang đo x10, vì khả năng chịu đựng dòng của LED là <10mA, khi thực hiện phân cực thuận cho LED thì đèn sẽ sáng.



5. Đo xác định các cực của Transistor

- Trước hết, xác định cực B, dùng Ω _kế, vạn thang x1,
- Sau đó tiến hành lấy một que đo giữ cố định với 1 chân bất kỳ của que đo.
- Que còn lại lần lượt đưa vào đo 2 chân còn lại
- Tiếp tục đảo que đo, cho đến khi ta nhận được 2 giá trị điện trở R liên tiếp bằng nhau $R=(10\div 15)\Omega$, khi đó que nối với chân cố định là B:
 - + Nếu que cố định(lần đo cuối- trong loạt đo đầu tiên) là que đỏ, thì đây là Transistor loại N-P-N
 - + Nếu que cố định(lần đo cuối- trong loạt đo đầu tiên) là que đen, thì đây là Transistor loại P-N-P

- Để xác định nốt 2 chân còn lại C & E, ta dùng Ω _kế chọn thang x100-1K, hai que đo đưa vào 2 chân còn lại, sau đó dùng ngón tay chạm nối cực B với từng chân, nếu không thấy kim chỉ thị giá trị R khoảng từ 10K-100K thì ta đảo que đo, và làm lại các động tác đo trên, khi đó ta sẽ được giá trị $R=(10-100)K$, khi đó que chạm với B là cực C cực còn lại là E



Lưu ý: với tất cả các ĐHVN:

+ Que đen bao giờ cũng nối với (+) nguồn

+ Que đỏ bao giờ cũng nối với (-) nguồn

Chỉ trừ các loại Vôn kế điện tử thì:

+ Que đen nối với (-) nguồn

+ Que đỏ nối với (+) nguồn

TÀI LIỆU THAM KHẢO

1. **Kỹ thuật đo lường các đại lượng vật lý.** Tập I, II. Phạm Thượng Hàn. Nhà xuất bản Giáo dục
2. **Dụng cụ và đo lường điện tử.** David A.Bell. Nhà xuất bản Khoa học kỹ thuật
3. **Các bộ cảm biến trong kỹ thuật đo lường và điều khiển.** Lê Văn Doanh. Nhà xuất bản Khoa học kỹ thuật
4. **Pháp lệnh đo lường** ngày 06 tháng 10 năm 1999 số 16/1999/PL – UBTVQH 10
5. **Nghị định của Chính phủ** số 65/2001/NĐ - CP
6. Electrical Measurements anh Measuring Instruments- Rajendra Prasad, ISBN Editor 1999.
7. Cơ sở kỹ thuật Đo lường- Vũ Quý Điềm, NXB KHKT 2001
8. Omron: www.omron.com.vn
9. Simens: www2.automation.siemens.com

PHỤ LỤC

CHƯƠNG I. KHÁI NIỆM CƠ BẢN TRONG KỸ THUẬT ĐO LƯỜNG.....	4
I. ĐỊNH NGHĨA VÀ KHÁI NIỆM CHUNG VỀ ĐO LƯỜNG	4
1. ĐỊNH NGHĨA VỀ ĐO LƯỜNG, ĐO LƯỜNG HỌC VÀ KTĐL..	4
A. ĐO LƯỜNG.....	4
B. ĐO LƯỜNG HỌC.....	4
C. KỸ THUẬT ĐO LƯỜNG (KTĐL).....	4
2. PHÂN LOẠI CÁCH THỰC HIỆN PHÉP ĐO	4
II. CÁC ĐẶC TRƯNG CỦA KTĐL.....	5
1. KHÁI NIỆM VỀ TÍN HIỆU ĐO VÀ ĐẠI LƯỢNG ĐO.....	5
2. ĐIỀU KIỆN ĐO	5
3. ĐƠN VỊ ĐO.....	6
4. THIẾT BỊ ĐO VÀ PHƯƠNG PHÁP ĐO	7
5. NGƯỜI QUAN SÁT	7
6. KẾT QUẢ ĐO	7
III. CÁC PHƯƠNG PHÁP ĐO.....	7
1. PHƯƠNG PHÁP ĐO BIẾN ĐỔI THẮNG	7
2. PHƯƠNG PHÁP ĐO KIỂU SO SÁNH	8
A. SO SÁNH CÂN BẰNG.....	8
B. SO SÁNH KHÔNG CÂN BẰNG	8
C. SO SÁNH KHÔNG ĐỒNG THỜI.....	8
D. SO SÁNH ĐỒNG THỜI	9
3. CÁC THAO TÁC CƠ BẢN KHI TIẾN HÀNH PHÉP ĐO.....	9
IV. PHÂN LOẠI THIẾT BỊ ĐO	9
1. MẪU	9
2. THIẾT BỊ ĐO LƯỜNG ĐIỆN	10
3. CHUYỂN ĐỔI ĐO LƯỜNG.....	10
4. HỆ THỐNG THÔNG TIN ĐO LƯỜNG.....	11
V. ĐỊNH GIÁ SAI SỐ TRONG ĐO LƯỜNG.....	11
1. NGUYÊN NHÂN VÀ PHÂN LOẠI SAI SỐ	11
A. NGUYÊN NHÂN GÂY SAI SỐ	11
B. PHÂN LOẠI SAI SỐ.....	11
3. QUY LUẬT TIÊU CHUẨN PHÂN BỐ SAI SỐ	12
4. SAI SỐ TRUNG BÌNH BÌNH PHƯƠNG VÀ SAI SỐ TRUNG BÌNH	14
A. SAI SỐ TRUNG BÌNH BÌNH PHƯƠNG σ	14
B. SAI SỐ TRUNG BÌNH D.....	14
5. SỰ KẾT HỢP CỦA CÁC SAI SỐ	14
A. SAI SỐ CỦA TỔNG CÁC ĐẠI LƯỢNG	14

B. SAI SỐ CỦA HIỆU CÁC ĐẠI LƯỢNG	14
C. TÍCH CỦA HAI ĐẠI LƯỢNG	15
D. THƯƠNG CỦA HAI ĐẠI LƯỢNG	15
CHƯƠNG 2 CẤU TRÚC VÀ CÁC PHẦN TỬ CHỨC NĂNG CỦA THIẾT BỊ ĐO..17	
I. CẤU TRÚC CƠ BẢN CỦA THIẾT BỊ ĐO	17
1. SƠ ĐỒ KHỐI CỦA THIẾT BỊ ĐO	17
2. SƠ ĐỒ CẤU TRÚC CỦA DỤNG CỤ ĐO BIẾN ĐỔI THĂNG.	17
3. SƠ ĐỒ CẤU TRÚC CỦA DỤNG CỤ ĐO KIỂU SO SÁNH	17
II. CÁC CƠ CẤU CHỈ THỊ	18
1. CƠ CẤU CHỈ THỊ CƠ ĐIỆN	18
A. CƠ CẤU CHỈ THỊ TỪ ĐIỆN SỬ DỤNG NAM CHÂM VĨNH CỬU (TĐNCVC)	19
B. CƠ CẤU CHỈ THỊ ĐIỆN TỪ	21
C. CƠ CẤU CHỈ THỊ ĐIỆN ĐỘNG	22
2. CƠ CẤU CHỈ THỊ TỰ GHI	23
3. CƠ CẤU CHỈ THỊ SỐ	25
II. CÁC MẠCH ĐO LƯỜNG VÀ GIA CÔNG TÍN HIỆU	26
1. MẠCH TỈ LỆ	26
A. MẠCH TỈ LỆ VỀ DÒNG	26
B. MẠCH TỈ LỆ VỀ ÁP	27
2. MẠCH KHUẾCH ĐẠI ĐO LƯỜNG	30
A. MẠCH KHUẾCH ĐẠI DÒNG (LẶP ĐIỆN ÁP)	30
B. MẠCH KHUẾCH ĐẠI CÔNG SUẤT	30
C. MẠCH KHUẾCH ĐẠI ĐIỀU CHẾ	31
D. MẠCH KHUẾCH ĐẠI CÁCH LI	31
3. MẠCH GIA CÔNG TÍNH TOÁN	31
4. MẠCH SO SÁNH	31
A. MẠCH SO SÁNH CÁC TÍN HIỆU KHÁC DẤU BẰNG KĐTT MẮC THEO MỘT ĐẦU VÀO	31
B. MẠCH SO SÁNH CÁC TÍN HIỆU CÙNG DẤU BẰNG KĐTT MẮC 2 ĐẦU VÀO	32
C. MẠCH SO SÁNH 2 MỨC	32
D. MẠCH SO SÁNH CỰC ĐẠI	33
E. MẠCH CẦU ĐO	33
F. MẠCH ĐIỆN THẾ KẾ	34
5. MẠCH TẠO HÀM	35
A. MẠCH TẠO HÀM BẰNG BIẾN TRỞ	35
B. MẠCH TẠO HÀM BẰNG DIODE BÁN DẪN	35
C. MẠCH TẠO HÀM LOGARIT VÀ ĐỐI LOGARIT	36

6. CÁC BỘ CHUYỂN ĐỔI TƯƠNG TỰ – SỐ A/D VÀ SỐ – TƯƠNG TỰ D/A.....	36
A. CÁC BỘ BIẾN ĐỔI A/D.....	36
B. CÁC BỘ BIẾN ĐỔI D/A.....	37
III. CHUYỂN ĐỔI ĐO LƯỜNG SƠ CẤP.....	37
1. KHÁI NIỆM CHUNG.....	37
A. ĐỊNH NGHĨA.....	37
B. ĐẶC TÍNH CỦA CHUYỂN ĐỔI SƠ CẤP.....	37
C. PHÂN LOẠI CÁC CHUYỂN ĐỔI SƠ CẤP.....	37
D. CÁC HIỆU ỨNG ĐƯỢC ỨNG DỤNG TRONG CÁC CẢM BIẾN TÍCH CỰC.....	38
CHƯƠNG3.ĐO DÒNG ĐIỆN.....	42
I. KHÁI NIỆM CHUNG.....	42
II. AMPE KẾ MỘT CHIỀU.....	42
II. AMPE KẾ MỘT CHIỀU.....	43
III. AMPEMET XOAY CHIỀU.....	48
1. AMPEMET CHỈNH LƯU.....	48
2. AMPEMET ĐIỆN ĐỘNG.....	49
3. AMPEMET ĐIỆN TỬ.....	50
4. AMPEMET NHIỆT ĐIỆN.....	50
CHƯƠNG4.ĐO ĐIỆN ÁP.....	52
I. MỞ ĐẦU.....	52
II. VÔN KẾ MỘT CHIỀU.....	52
III. VÔN KẾ XOAY CHIỀU.....	54
1. VÔN KẾ TỪ ĐIỆN ĐO ĐIỆN ÁP XOAY CHIỀU.....	54
A. SƠ ĐỒ CHỈNH LƯU CẦU.....	54
B. SƠ ĐỒ CHỈNH LƯU NỬA SÓNG.....	55
C. SƠ ĐỒ CHỈNH LƯU NỬA CẦU TOÀN SÓNG.....	57
2. VÔN KẾ ĐIỆN TỬ.....	57
3. VÔN KẾ ĐIỆN ĐỘNG.....	58
IV. ĐO ĐIỆN ÁP BẰNG PHƯƠNG PHÁP SO SÁNH.....	58
1. CƠ SỞ LÝ THUYẾT.....	58
2. ĐIỆN THẾ KẾ KẾ MỘT CHIỀU.....	58
3. ĐIỆN THẾ KẾ XOAY CHIỀU.....	60
V. VÔN KẾ SỐ.....	60
1. VÔN KẾ SỐ CHUYỂN ĐỔI THỜI GIAN.....	60
2. VÔN MÉT SỐ CHUYỂN ĐỔI TẦN SỐ.....	62
VI. VÔN MET VÀ AMPE MET ĐIỆN TỬ TƯƠNG TỰ.....	62
1. VÔN MET BÁN DẪN MỘT CHIỀU.....	63

2. VÔN MET ĐIỆN TỬ MỘT CHIỀU DÙNG IC KĐT	64
3. VÔN MET ĐIỆN TỬ XOAY CHIỀU	65
CHƯƠNG 5. ĐO CÔNG SUẤT	67
I. KHÁI NIỆM CHUNG	67
II. DỤNG CỤ ĐO CÔNG SUẤT TRONG MẠCH MỘT PHA	67
1. OAT KẾ ĐIỆN ĐỘNG	68
2. ĐO CÔNG SUẤT BẰNG PHƯƠNG PHÁP ĐIỀU CHẾ TÍN HIỆU	69
3. OAT MET NHIỆT ĐIỆN	70
4. OAT MET DÙNG CHUYỂN ĐỔI HALL	71
CHƯƠNG 6. ĐO TẦN SỐ VÀ GÓC PHA	73
I. KHÁI NIỆM CHUNG	73
II. ĐO TẦN SỐ VÀ PHA BẰNG PHƯƠNG PHÁP BIẾN ĐỔI THĂNG	73
1. TẦN SỐ KẾ CỘNG HƯỞNG ĐIỆN TỬ	73
2. TẦN SỐ KẾ CƠ ĐIỆN	74
A. TẦN SỐ KẾ VÀ FAZO KẾ ĐIỆN ĐỘNG	74
B. TẦN SỐ KẾ ĐIỆN TỬ	76
3. TẦN SỐ KẾ VÀ FAZO KẾ ĐIỆN TỬ	77
4. TẦN SỐ KẾ VÀ FAZO KẾ CHỈ THỊ SỐ	78
III. ĐO TẦN SỐ BẰNG PHƯƠNG PHÁP SO SÁNH	82
1. TẦN SỐ KẾ TRỘN TẦN	82
2. TẦN SỐ KẾ CỘNG HƯỞNG	82
3. CÁC PHƯƠNG PHÁP KHÁC	82
CHƯƠNG 7. ĐO THÔNG SỐ CỦA MẠCH ĐIỆN	84
I. CÁC PHƯƠNG PHÁP ĐO ĐIỆN TRỞ	84
1. ĐO GIÁN TIẾP	84
A. SỬ DỤNG AMPE KẾ VÀ VÔN KẾ	84
B. ĐO ĐIỆN TRỞ BẰNG PHƯƠNG PHÁP SO SÁNH VỚI ĐIỆN TRỞ MẪU	84
2. ĐO ĐIỆN TRỞ TRỰC TIẾP BẰNG OHMMET	85
A. OHMMET NỐI TIẾP	86
B. OHMMET SONG SONG	86
C. OHMMET NHIỀU THANG ĐO	86
3. CẦU ĐO ĐIỆN TRỞ	87
A. CẦU WHEATSTONE (CẦU ĐƠN)	87
B. CẦU KELVIN (CẦU KÉP)	88
4. ĐO ĐIỆN TRỞ BẰNG CHỈ THỊ SỐ:	89

II. CẦU DÒNG XOAY CHIỀU	91
1. CẦU XOAY CHIỀU ĐO ĐIỆN DUNG	91
A. CẦU ĐO TỤ ĐIỆN TỔN HAO NHỎ	91
B. CẦU ĐO TỤ ĐIỆN CÓ TỔN HAO LỚN	92
2. CẦU ĐO ĐIỆN CẢM	92
A. CẦU XOAY CHIỀU DÙNG ĐIỆN CẢM MẪU	92
B. CẦU ĐIỆN CẢM MAXWELL	93
C. CẦU ĐIỆN CẢM HAY	93
CHƯƠNG 8. MÁY HIỆN SÓNG ĐIỆN TỬ	95
I. MỞ ĐẦU	95
II. SƠ ĐỒ KHỐI CỦA MỘT MÁY HIỆN SÓNG THÔNG DỤNG	97
III. THIẾT LẬP CHẾ ĐỘ HOẠT ĐỘNG VÀ CÁCH ĐIỀU KHIỂN MỘT MÁY HIỆN SÓNG	98
1. THIẾT LẬP CHẾ ĐỘ HOẠT ĐỘNG CHO MÁY HIỆN SÓNG	98
2. CÁC PHẦN ĐIỀU KHIỂN CHÍNH	99
A. ĐIỀU KHIỂN MÀN HÌNH	99
B. ĐIỀU KHIỂN THEO TRỤC ĐỨNG	99
C. ĐIỀU KHIỂN THEO TRỤC NGANG	100
IV. ỨNG DỤNG CỦA MÁY HIỆN SÓNG TRONG KỸ THUẬT ĐO LƯỜNG	100
1. QUAN SÁT TÍN HIỆU	100
2. ĐO ĐIỆN ÁP	101
3. ĐO TẦN SỐ VÀ KHOẢNG THỜI GIAN	101
4. ĐO TẦN SỐ VÀ ĐỘ LỆCH PHA BẰNG PHƯƠNG PHÁP SO SÁNH	102
CHƯƠNG 9. ĐO LƯỜNG CÁC ĐẠI LƯỢNG KHÔNG ĐIỆN	104
I. KHÁI NIỆM CHUNG	104
II. CÁC LOẠI CẢM BIẾN	104
1. CẢM BIẾN KIỂU BIẾN TRỞ	104
2. CẢM BIẾN ĐIỆN TRỞ LỰC CĂNG (TENZÔMET)	105
3. CẢM BIẾN KIỂU ĐIỆN CẢM	107
4. CẢM BIẾN KIỂU ÁP ĐIỆN	109
5. CẶP NHIỆT ĐIỆN	111
6. NHIỆT ĐIỆN TRỞ	114
7. CẢM BIẾN QUANG	117
MỘT SỐ GỢI Ý:	121
+ ĐO ĐỘ RUNG CÓ THỂ DÙNG TENZÔMET	121
TÀI LIỆU THAM KHẢO	129